

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2007-322880

(P2007-322880A)

(43) 公開日 平成19年12月13日(2007.12.13)

|                                      |                |             |
|--------------------------------------|----------------|-------------|
| (51) Int. Cl.                        | F I            | テーマコード (参考) |
| <b>G09G 3/36 (2006.01)</b>           | G09G 3/36      | 2H093       |
| <b>G02F 1/133 (2006.01)</b>          | G02F 1/133 535 | 5C006       |
| <b>G09G 3/34 (2006.01)</b>           | G09G 3/34 J    | 5C058       |
| <b>G09G 3/20 (2006.01)</b>           | G09G 3/20 611E | 5C080       |
| <b>H04N 5/66 (2006.01)</b>           | G09G 3/20 612U |             |
| 審査請求 未請求 請求項の数 4 O L (全 18 頁) 最終頁に続く |                |             |

(21) 出願番号 特願2006-154762 (P2006-154762)  
 (22) 出願日 平成18年6月2日(2006.6.2)

(71) 出願人 000002185  
 ソニー株式会社  
 東京都港区港南1丁目7番1号  
 (74) 代理人 100082131  
 弁理士 稲本 義雄  
 (72) 発明者 河嶋 利孝  
 東京都品川区北品川6丁目7番35号 ソ  
 ニー株式会社内  
 (72) 発明者 木村 和人  
 東京都品川区北品川6丁目7番35号 ソ  
 ニー株式会社内  
 Fターム(参考) 2H093 NC42 NC49 NC50 NC58 NC59  
 ND10 ND39 NE06

最終頁に続く

(54) 【発明の名称】 表示装置および表示制御方法

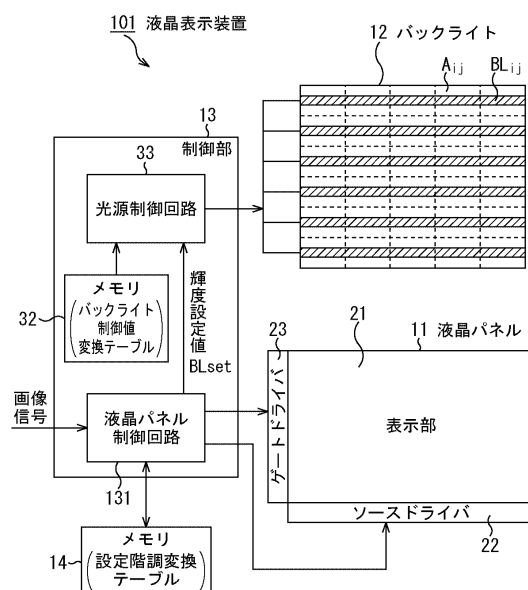
## (57) 【要約】

【課題】 画像のちらつきを低減させることができるようにする。

【解決手段】 液晶パネル制御回路131は、奇数フィールドの画像に対しては、光源BL<sub>11</sub>乃至BL<sub>56</sub>それぞれが画像信号に対して最適な発光輝度となるようにバックライト12を制御するバックライト部分制御を行い、偶数フィールドの画像に対しては、光源BL<sub>11</sub>乃至BL<sub>56</sub>がほぼ最大、かつ、同一の発光輝度となるようにバックライト12を制御するバックライト全体制御を行う。本発明は、例えば、液晶表示装置に適用できる。

【選択図】 図6

図6



**【特許請求の範囲】****【請求項 1】**

画像信号に対応する画像を、所定の表示領域に表示する表示装置において、  
前記表示領域を分割した複数の領域に対応して個別に配置された複数の光源を有するバックライトと、  
前記表示領域に対応する複数の画素を有し、画素単位で前記光源からの光の透過率を変更するパネルと、  
前記複数の光源の輝度を前記画像信号に応じて個別に設定するとともに、個別に設定された前記複数の光源の輝度に対応して、前記画素の光の透過率を設定するバックライト部分制御と、前記複数の光源の輝度を同一に設定するとともに、同一に設定された前記複数の光源の輝度に対応して、前記画像信号に応じた前記画素の光の透過率を設定するバックライト全体制御とを、所定の周期で交互に行う制御手段と  
を備える表示装置。

10

**【請求項 2】**

前記制御手段は、前記バックライト部分制御と前記バックライト全体制御とを、1枚の画像ごとに交互に行う

請求項 1 に記載の表示装置。

**【請求項 3】**

前記制御手段は、前記バックライト部分制御と前記バックライト全体制御とを、ランダムな周期で交互に行う

20

請求項 1 に記載の表示装置。

**【請求項 4】**

所定の表示領域を分割した複数の領域ごとに個別に配置された複数の光源を有するバックライトと、前記表示領域に対応する複数の画素を有し、画素単位で前記光源からの光の透過率を変更するパネルとを備え、画像信号に対応する画像を前記表示領域に表示する表示装置の表示制御方法において、

前記複数の光源の輝度を前記画像信号に応じて個別に設定するとともに、個別に設定された前記複数の光源の輝度に対応して、前記画素の光の透過率を設定するバックライト部分制御と、前記複数の光源の輝度を同一に設定するとともに、同一に設定された前記複数の光源の輝度に対応して、前記画像信号に応じた前記画素の光の透過率を設定するバックライト全体制御とを、所定の周期で交互に行う

30

ステップを含む表示制御方法。

**【発明の詳細な説明】****【技術分野】****【0001】**

本発明は、表示装置および表示制御方法に関し、特に、画像のちらつきを低減させることができるようにする表示装置および表示制御方法に関する。

**【背景技術】****【0002】**

液晶表示装置（LCD: Liquefied crystal display）は、R（Red）、G（Green）、またはB（Blue）の着色がされているカラーフィルタ基板、液晶層などを有する液晶パネルと、その背面側に配置されるバックライトなどにより構成される。

40

**【0003】**

液晶表示装置では、電圧を変化させることにより液晶層の液晶分子のねじれが制御され、液晶分子のねじれに応じて液晶層を透過してきたバックライトの光がR、G、またはBの着色がされているカラーフィルタ基板を通過することによりR、G、またはBの色の光となって、画像が表示される。

**【0004】**

なお、以下では、電圧を変化させることにより液晶分子のねじれを制御して光の透過率を変更することを、開口率の制御という。また、光源であるバックライトから出射された

50

光の輝度を「発光輝度」と称し、表示される画像を視認する視聴者が感じる光の強度である、液晶パネルの前面から出射された光の輝度を「表示輝度」と称する。

【 0 0 0 5 】

従来、液晶表示装置においては、バックライトが液晶パネルの画面全体を均一かつ最大（ほぼ最大）の明るさで照明し、液晶パネルの各画素の開口率のみを制御することによって、画面の各画素において必要な表示輝度を得るような制御が行われていた。従って、例えば、画面全体が暗い場合においても、バックライトは最大の発光輝度で発光するので、消費電力が大きいという問題があった。

【 0 0 0 6 】

この問題に対して、例えば、画面を複数の領域に分割し、その分割された領域単位でバックライトの発光輝度を制御する方法が提案されている（例えば、特許文献 1，2 参照）。

【 0 0 0 7 】

このようなバックライト制御について、図 1 を参照して説明する。

【 0 0 0 8 】

図 1 A は、液晶表示装置に表示させる原画像 P 1 を示している。原画像 P 1 は、略中央部に楕円形状の最も暗い領域 R 1 があり、領域 R 1 から外周側になるほど徐々に明るい画像となっている。

【 0 0 0 9 】

図 1 B は、バックライトの構造を簡略化して示した図である。

【 0 0 1 0 】

図 1 B に示されるバックライトでは、発光領域が、水平方向（横方向）に 4 分割、垂直方向（縦方向）に 6 分割されることにより、24 分割されている。

【 0 0 1 1 】

図 1 B のバックライトが原画像 P 1 に対応する発光を行う場合、バックライトは、図 1 B において網掛けされている 2 つの領域の発光輝度を抑制して点灯する（減光する）。

【 0 0 1 2 】

その結果、バックライト全体では、図 1 A の原画像 P 1 に対して、図 1 C に示されるような発光輝度の輝度分布を得ることができ、最も暗い領域 R 1 に対応してバックライトの一部を減光するので、消費電力が低減される。

【 0 0 1 3 】

【特許文献 1】特開 2 0 0 4 - 2 1 2 5 0 3 号公報

【特許文献 2】特開 2 0 0 4 - 2 4 6 1 1 7 号公報

【発明の開示】

【発明が解決しようとする課題】

【 0 0 1 4 】

しかしながら、例えば、図 2 に示される原画像 P 2 のように、最も暗い領域 R 1 内の一部に明るい輝度の領域 R 2 が存在する場合もあり、この場合、領域 R 2 の表示輝度が不足しないように、バックライトの発光輝度と画素の開口率を制御する必要がある。

【 0 0 1 5 】

即ち、原画像 P 1 と原画像 P 2 の領域 R 1 は同一の表示輝度とされるが、明るい輝度の領域 R 2 を表示させる分、バックライトの発光輝度は、原画像 P 2 を表示するときの方が原画像 P 1 を表示するときより明るく設定され、代わりに、領域 R 2 周辺の領域 R 1 の画素の開口率は、原画像 P 2 を表示するときの方が原画像 P 1 を表示するときより低く設定される。

【 0 0 1 6 】

液晶表示装置では、このようなバックライトの発光輝度の制御と画素の開口率の制御が、1 枚の画像単位で行われる。この場合、バックライトの発光輝度と画素の開口率との関係が正しく設定されていなく、そこに誤差が含まれていると、複数枚の画像間で同一の表示輝度となるべき領域が異なる表示輝度で表示されることになり、視聴者が、それを画像のちらつきとして感じることもある。

10

20

30

40

50

## 【 0 0 1 7 】

本発明は、このような状況に鑑みてなされたものであり、画像のちらつきを低減させることができるようにするものである。

## 【課題を解決するための手段】

## 【 0 0 1 8 】

本発明の一側面の表示装置は、画像信号に対応する画像を、所定の表示領域に表示する表示装置において、前記表示領域を分割した複数の領域に対応して個別に配置された複数の光源を有するバックライトと、前記表示領域に対応する複数の画素を有し、画素単位で前記光源からの光の透過率を変更するパネルと、前記複数の光源の輝度を前記画像信号に応じて個別に設定するとともに、個別に設定された前記複数の光源の輝度に対応して、前記画素の光の透過率を設定するバックライト部分制御と、前記複数の光源の輝度を同一に設定するとともに、同一に設定された前記複数の光源の輝度に対応して、前記画像信号に応じた前記画素の光の透過率を設定するバックライト全体制御とを、所定の周期で交互に行う制御手段とを備える。

10

## 【 0 0 1 9 】

前記制御手段には、前記バックライト部分制御と前記バックライト全体制御とを、1枚の画像ごとに交互に行わせることができる。

## 【 0 0 2 0 】

前記制御手段には、前記バックライト部分制御と前記バックライト全体制御とを、ランダムな周期で交互に行わせることができる。

20

## 【 0 0 2 1 】

本発明の一側面の表示制御方法は、所定の表示領域を分割した複数の領域ごとに個別に配置された複数の光源を有するバックライトと、前記表示領域に対応する複数の画素を有し、画素単位で前記光源からの光の透過率を変更するパネルとを備え、画像信号に対応する画像を前記表示領域に表示する表示装置の表示制御方法において、前記複数の光源の輝度を前記画像信号に応じて個別に設定するとともに、個別に設定された前記複数の光源の輝度に対応して、前記画素の光の透過率を設定するバックライト部分制御と、前記複数の光源の輝度を同一に設定するとともに、同一に設定された前記複数の光源の輝度に対応して、前記画像信号に応じた前記画素の光の透過率を設定するバックライト全体制御とを、所定の周期で交互に行うステップを含む。

30

## 【 0 0 2 2 】

本発明の一側面においては、複数の光源の輝度を画像信号に応じて個別に設定するとともに、個別に設定された複数の光源の輝度に対応して、画素の光の透過率を設定するバックライト部分制御と、複数の光源の輝度を同一に設定するとともに、同一に設定された複数の光源の輝度に対応して、画像信号に応じた画素の光の透過率を設定するバックライト全体制御とが、所定の周期で交互に行われる。

## 【発明の効果】

## 【 0 0 2 3 】

本発明の一側面によれば、画像を表示することができる。また、本発明の一側面によれば、画像のちらつきを低減させることができる。

40

## 【発明を実施するための最良の形態】

## 【 0 0 2 4 】

以下に本発明の実施の形態を説明するが、本発明の構成要件と、明細書又は図面に記載の実施の形態との対応関係を例示すると、次のようになる。この記載は、本発明をサポートする実施の形態が、明細書又は図面に記載されていることを確認するためのものである。従って、明細書又は図面中には記載されているが、本発明の構成要件に対応する実施の形態として、ここには記載されていない実施の形態があったとしても、そのことは、その実施の形態が、その構成要件に対応するものではないことを意味するものではない。逆に、実施の形態が構成要件に対応するものとしてここに記載されていたとしても、そのことは、その実施の形態が、その構成要件以外の構成要件には対応しないものであることを意

50

味するものでもない。

【0025】

本発明の一側面の表示装置は、画像信号に対応する画像を、所定の表示領域に表示する表示装置（例えば、図6の液晶表示装置101）において、前記表示領域を分割した複数の領域に対応して個別に配置された複数の光源を有するバックライト（例えば、図6のバックライト12）と、前記表示領域に対応する複数の画素を有し、画素単位で前記光源からの光の透過率を変更するパネル（例えば、図6の液晶パネル11）と、前記複数の光源の輝度を前記画像信号に応じて個別に設定するとともに、個別に設定された前記複数の光源の輝度に対応して、前記画素の光の透過率を設定するバックライト部分制御と、前記複数の光源の輝度を同一に設定するとともに、同一に設定された前記複数の光源の輝度に対応して、前記画像信号に応じた前記画素の光の透過率を設定するバックライト全体制御とを、所定の周期で交互に行う制御手段（例えば、図6の液晶パネル制御回路131）とを備える。

【0026】

本発明の一側面の表示制御方法は、所定の表示領域を分割した複数の領域ごとに個別に配置された複数の光源を有するバックライトと、前記表示領域に対応する複数の画素を有し、画素単位で前記光源からの光の透過率を変更するパネルとを備え、画像信号に対応する画像を前記表示領域に表示する表示装置の表示制御方法において、前記複数の光源の輝度を前記画像信号に応じて個別に設定するとともに、個別に設定された前記複数の光源の輝度に対応して、前記画素の光の透過率を設定するバックライト部分制御（例えば、図7のステップS23乃至S27）と、前記複数の光源の輝度を同一に設定するとともに、同一に設定された前記複数の光源の輝度に対応して、前記画像信号に応じた前記画素の光の透過率を設定するバックライト全体制御（例えば、図7のステップS28乃至S32）とを、所定の周期で交互に行う（例えば、図7のステップS22）ステップを含む。

【0027】

以下、図を参照して、本発明の実施の形態について説明する。

【0028】

最初に、図3を参照して、本発明の基本となる液晶表示装置1について説明する。

【0029】

図3の液晶表示装置1は、R、G、またはBの着色がされているカラーフィルタ基板、液晶層などを有する液晶パネル11、液晶パネル11の背面側に配置されるバックライト12、液晶パネル11およびバックライト12を制御する制御部13、およびメモリ14により構成されている。液晶表示装置1は、入力される画像信号に対応する原画像を所定の表示領域（表示部21）に表示する。なお、液晶表示装置1に入力される画像信号は、60 Hzのフレームレートの画像（以下、フィールド画像という）に対応する。

【0030】

液晶パネル11は、バックライト12からの光を透過させる画素としての開口部が複数配列されている表示部21、並びに、表示部21を構成する各画素に1対1に対応して設けられている図示しないトランジスタ（TFT：Thin Film Transistor）に駆動信号を送出するソースドライバ22およびゲートドライバ23により構成されている。

【0031】

バックライト12は、表示部21に対応する所定の点灯領域において白色の光を発する。バックライト12の点灯領域は複数の領域に分割されており、分割された複数の領域それぞれについて個別に点灯が制御される。

【0032】

図3では、バックライト12の点灯領域が、水平方向に5分割、垂直方向に6分割の計30分割され、領域A<sub>11</sub>乃至A<sub>56</sub>により構成されている。バックライト12は、領域A<sub>11</sub>乃至A<sub>56</sub>に対応する光源BL<sub>11</sub>乃至BL<sub>56</sub>を有する。

【0033】

領域A<sub>ij</sub>（i = 1乃至5，j = 1乃至6）に配置されている光源BL<sub>ij</sub>は、例えば、所定

10

20

30

40

50

の順序で配列された赤色の発光ダイオード、緑色の発光ダイオード、および青色の発光ダイオードにより構成される。光源 $BL_{ij}$ は、光源制御回路33から供給されるバックライト制御値 $BLctI_{ij}$ に対応する輝度で、赤色、緑色、および青色の混合により得られる白色の光を発生させる。

#### 【0034】

なお、領域 $A_{11}$ 乃至 $A_{56}$ は、バックライト12の点灯領域を、仕切り板等を用いて物理的に分割したものではなく、光源 $BL_{11}$ 乃至 $BL_{56}$ に対応する領域として仮想的に分割したものである。従って、光源 $BL_{ij}$ から出射された光は、図示しない散乱板や散乱シートによって拡散されて、光源 $BL_{ij}$ に対応する領域 $A_{ij}$ だけでなく、その領域 $A_{ij}$ の周辺の領域に対しても照射される。

10

#### 【0035】

制御部13は、液晶パネル11を制御する液晶パネル制御回路31、メモリ32、および、バックライト12を制御する光源制御回路33により構成される。

#### 【0036】

液晶パネル制御回路31には、フィールド画像に対応する画像信号が他の装置から供給される。液晶パネル制御回路31は、供給された画像信号からフィールド画像の輝度分布を求める。そして、液晶パネル制御回路31は、フィールド画像の輝度分布から、領域 $A_{ij}$ に必要な表示輝度 $Areq_{ij}$ を算出する。

#### 【0037】

なお、上述したように、光源 $BL_{ij}$ から出射された光は、光源 $BL_{ij}$ の前方の領域 $A_{ij}$ だけでなく、その領域 $A_{ij}$ の周辺の領域に対しても照射される。逆に言うと、領域 $A_{ij}$ に必要な表示輝度 $Areq_{ij}$ は、領域 $A_{ij}$ の後方に配置されている光源 $BL_{ij}$ から出射された光と、領域 $A_{ij}$ の周辺の領域にそれぞれ配置されている光源からの光との合成によって得られる。

20

#### 【0038】

液晶パネル制御回路31は、光源 $BL_{ij}$ による発光輝度の領域 $A_{ij}$ に対する寄与分を光源 $BL_{11}$ 乃至 $BL_{56}$ まで寄せ集めることにより領域 $A_{ij}$ の表示輝度 $Areq_{ij}$ が得られるとする式を、領域 $A_{11}$ 乃至 $A_{56}$ それぞれについて立てた連立方程式（連立不等式）を解くことにより、光源 $BL_{11}$ 乃至 $BL_{56}$ の発光輝度を設定する輝度設定値 $BLset_{11}$ 乃至 $BLset_{56}$ を算出し、光源制御回路33に供給する。

30

#### 【0039】

なお、光源 $BL_{ij}$ による発光輝度の領域 $A_{ij}$ に対する寄与分を光源 $BL_{11}$ 乃至 $BL_{56}$ まで寄せ集めることにより領域 $A_{ij}$ の表示輝度 $Areq_{ij}$ が得られるとする式は、光源 $BL_{11}$ 乃至 $BL_{56}$ の輝度設定値 $BLset_{11}$ 乃至 $BLset_{56}$ と、光源 $BL_{11}$ 乃至 $BL_{56}$ の領域 $A_{ij}$ に対する寄与率との積和が表示輝度 $Areq_{ij}$ （以上）であるとする式で表すことができる。ここで、光源 $BL_{11}$ 乃至 $BL_{56}$ それぞれの領域 $A_{ij}$ に対する寄与率は、領域 $A_{ij}$ から照射される光に含まれる光源 $BL_{11}$ 乃至 $BL_{56}$ それぞれの光の割合を表し、予めメモリ14に記憶されている。

#### 【0040】

さらに、液晶パネル制御回路31は、輝度設定値 $BLset_{11}$ 乃至 $BLset_{56}$ が決定されると、メモリ14に記憶されている設定階調変換テーブルに基づいて、輝度設定値 $BLset_{11}$ 乃至 $BLset_{56}$ から、表示部21を構成する各画素の設定階調 $S\_data'$ を算出する。設定階調 $S\_data'$ は、画素の開口率を決定する8ビットの値である。そして、液晶パネル制御回路31は、算出された設定階調 $S\_data'$ を駆動制御信号として、液晶パネル11のソースドライバ22およびゲートドライバ23に供給する。

40

#### 【0041】

メモリ32は、液晶パネル制御回路31からの出力である、8ビット(bit)、256階調の輝度設定値 $BLset$ を、バックライト12が受け付け可能な制御信号である、10ビット、1024階調のバックライト制御値 $BLctI$ に変換するバックライト制御値変換テーブルを記憶している。

#### 【0042】

50

光源制御回路 33 は、液晶パネル制御回路 31 から供給される輝度設定値  $BLset_{11}$  乃至  $BLset_{56}$  それぞれを、メモリ 32 に記憶されているバックライト制御値変換テーブルに基づいて、バックライト制御値（光源制御値） $BLctl_{11}$  乃至  $BLctl_{56}$  に変換し、バックライト 12 に供給する。これにより、バックライト 12 の領域  $A_{ij}$  に配置されている光源  $BL_{ij}$  は、バックライト制御値  $BLctl_{ij}$  に応じた発光輝度で発光する。バックライト制御値  $BLctl_{ij}$  は、例えば、電流値または PWM (Pulse Width Modulation) 幅である。

【0043】

メモリ 14 は、上述したように、例えば、予め実験等により求められた、領域  $A_{11}$  乃至  $A_{56}$  それぞれに対する光源  $BL_{11}$  乃至  $BL_{56}$  それぞれの寄与率を記憶する。また、メモリ 14 は、輝度設定値  $BLset_{11}$  乃至  $BLset_{56}$  を設定階調  $S\_data'$  に変換するための設定階調変換

10

【0044】

次に、図 4 のフローチャートを参照して、図 3 の液晶表示装置 1 の表示制御処理について説明する。

【0045】

初めに、ステップ S1 において、液晶パネル制御回路 31 は、他の装置から供給された画像信号を受信する。この画像信号は、1 枚のフィールド画像に対応する。

【0046】

ステップ S2 において、液晶パネル制御回路 31 は、フィールド画像の輝度分布を求める。また、ステップ S2 において、液晶パネル制御回路 31 は、フィールド画像の輝度分布から、領域  $A_{ij}$  で必要な表示輝度  $Areq_{ij}$  を算出する。

20

【0047】

ステップ S3 において、液晶パネル制御回路 31 は、光源  $BL_{11}$  乃至  $BL_{56}$  の輝度設定値  $BLset_{11}$  乃至  $BLset_{56}$  と、光源  $BL_{11}$  乃至  $BL_{56}$  の領域  $A_{ij}$  に対する寄与率との積和が表示輝度  $Areq_{ij}$  であるとした式を、領域  $A_{11}$  乃至  $A_{56}$  それぞれについて立てた連立方程式を解くことにより、光源  $BL_{11}$  乃至  $BL_{56}$  それぞれの輝度設定値  $BLset_{11}$  乃至  $BLset_{56}$  を算出し、光源制御回路 33 に供給する。

【0048】

ステップ S4 において、液晶パネル制御回路 31 は、メモリ 14 に記憶されている設定階調変換テーブルに基づいて、輝度設定値  $BLset_{11}$  乃至  $BLset_{56}$  から、表示部 21 の各画素

30

【0049】

ステップ S5 において、液晶パネル制御回路 31 は、算出された設定階調  $S\_data'$  を駆動制御信号として、液晶パネル 11 のソースドライバ 22 およびゲートドライバ 23 に供給する。

【0050】

ステップ S6 において、光源制御回路 33 は、液晶パネル制御回路 31 から供給された、8 ビットの輝度設定値  $BLset_{11}$  乃至  $BLset_{56}$  それぞれを、メモリ 32 に記憶されているバックライト制御値変換テーブルに基づいて、10 ビットのバックライト制御値  $BLctl_{11}$  乃至  $BLctl_{56}$  に変換し、バックライト 12 に供給する。

40

【0051】

ステップ S7 において、液晶パネル制御回路 31 は、画像信号が供給されなくなったかを判定する。ステップ S7 で、画像信号が供給されたと判定された場合、処理はステップ S1 に戻り、ステップ S1 乃至 S7 の処理が実行される。これにより、液晶表示装置 1 は、次のフィールド画像を表示する。

【0052】

一方、ステップ S7 で、画像信号が供給されなくなったと判定された場合、処理は終了する。

【0053】

以上のように、光源  $BL_{11}$  乃至  $BL_{56}$  それぞれがフィールド画像に対して最適なく（最低限の

50

）発光輝度となるようにバックライト 1 2 を制御する方式を、以下では、バックライト部分制御という。これに対して、光源  $BL_{11}$  乃至  $BL_{56}$  がほぼ最大、かつ、同一の発光輝度となるようにバックライト 1 2 を制御する従来の方式を、以下では、バックライト全体制御という。

#### 【 0 0 5 4 】

具体的な数値例で、従来のバックライト全体制御と図 3 の液晶表示装置 1 によるバックライト部分制御とを簡単に説明する。なお、実際の制御は、R,G,Bそれぞれについて求められるが、簡単のため、0 乃至 2 5 5 階調（8 ビット）のグレイスケール（白黒）で説明する。

#### 【 0 0 5 5 】

例えば、従来のバックライト全体制御において、供給された画像信号から、表示部 2 1 の所定の画素 PIX の表示輝度を 1 2 8 にする必要がある場合、バックライト 1 2 は、表示部 2 1 の全画素について均一に 1 0 0 % の出力、即ち発光輝度 2 5 5 で発光させ、画素 PIX については開口率を 5 0 % とすることによって 1 2 8（2 5 5 階調の 5 0 %）の表示輝度を実現していた。

#### 【 0 0 5 6 】

一方、図 3 の液晶表示装置 1 によるバックライト部分制御では、例えば、画素 PIX が含まれる領域  $A_{ij}$  の光源  $BL_{ij}$  の輝度設定値  $BLset_{ij}$  を 1 2 8（即ち、光源  $BL_{ij}$  の 5 0 % の出力）に設定し、画素 PIX については開口率を 1 0 0 % とすることによって 1 2 8 の表示輝度を実現する。

#### 【 0 0 5 7 】

これにより、光源  $BL_{ij}$  を最大の発光輝度 2 5 5 で発光させる必要がないので消費電力を低減させることが可能となる。なお、この例は、領域  $A_{ij}$  内の画素の最大表示輝度が画素 PIX の 1 2 8 である場合である。

#### 【 0 0 5 8 】

バックライト部分制御において、画素 PIX の開口率をバックライト全体制御と同様の 5 0 % としたときの画素 PIX の表示輝度は 1 2 8 の半分の 6 4 であるが、バックライト部分制御では、液晶パネル制御回路 3 1 が、画素 PIX の開口率を 5 0 % から 1 0 0 % とすることによって、残りの 6 4 の表示輝度を見かけ上発光させたと言える。このように、開口率をバックライト全体制御時の設定から変更することによって増大した輝度、換言すれば、開口率制御によって見かけ上発光した輝度を、本明細書では、液晶補正輝度という。

#### 【 0 0 5 9 】

図 5 を参照して、従来のバックライト全体制御とバックライト部分制御についてさらに説明する。

#### 【 0 0 6 0 】

図 5 は、開口率に対応する設定階調と表示輝度  $[nit = cd/m^2]$  との関係を表す表示輝度特性を示している。

#### 【 0 0 6 1 】

図 5 においては、設定階調が 2 5 6 階調とされており、例えば、設定階調を 0 に設定したときが開口率 0 % となり、設定階調を 2 5 5 に設定したときが開口率 1 0 0 % となる。

#### 【 0 0 6 2 】

図 5 において、実線の曲線で示される表示輝度特性  $f_1$  は、バックライト全体制御における表示輝度特性を示している。即ち、表示輝度特性  $f_1$  は、光源  $BL_{ij}$  が 1 0 0 % の出力で照明されている状態において、設定階調を 0 乃至 2 5 5 にそれぞれ設定したときの表示輝度を表す。

#### 【 0 0 6 3 】

一方、点線の曲線で示される表示輝度特性  $f_{LOW}$  は、バックライト部分制御における表示輝度特性を示している。即ち、表示輝度特性  $f_{LOW}$  は、光源  $BL_{ij}$  が 1 0 0 % よりも  $\varepsilon$  % だけ出力を抑制した輝度設定値  $BLset_{ij}$  で照明されている状態において、設定階調を 0 乃至 2 5 5 にそれぞれ設定したときの表示輝度を表す。

10

20

30

40

50

## 【 0 0 6 4 】

図 3 の液晶表示装置 1 では、上述したように、領域  $A_{ij}$  で必要な表示輝度  $A_{req_{ij}}$  から光源  $BL_{11}$  乃至  $BL_{56}$  それぞれの輝度設定値  $BLset_{11}$  乃至  $BLset_{56}$  が求められる。

## 【 0 0 6 5 】

いま、画素  $PIX$  において表示輝度を  $L\_data$  にすることを考えると、光源  $BL_{ij}$  を 100 % の出力で照明するバックライト全体制御においては、表示輝度特性  $f_1$  に従い、設定階調を 65 (=  $S\_data$ ) に設定すればよいことが分かる。

## 【 0 0 6 6 】

一方、バックライト部分制御では、光源  $BL_{ij}$  は、 $\varepsilon$  % だけ出力を抑制した輝度設定値  $BLset_{ij}$  で照明しているので、画素  $PIX$  において表示輝度を  $L\_data$  にするためには、図 5 に示されるように、設定階調を 165 (=  $S\_data'$ ) とする必要がある。 10

## 【 0 0 6 7 】

実際には、液晶表示装置 1 では、表示輝度特性  $f_1$  に対応する設定階調変換テーブルのみがメモリ 14 に記憶されており、液晶パネル制御回路 31 は、その表示輝度特性  $f_1$  に対応する設定階調変換テーブルから、以下のようにして、設定階調  $S\_data'$  を算出する。

## 【 0 0 6 8 】

まず、液晶パネル制御回路 31 は、光源  $BL_{ij}$  の出力の比率を算出する。即ち、液晶パネル制御回路 31 は、開口率についてはともに 100 % の同一条件とし、光源  $BL_{ij}$  を 100 % の出力で照明したときの表示輝度  $L\_peak$  と、光源  $BL_{ij}$  を  $\varepsilon$  % だけ出力を抑制した輝度設定値  $BLset_{ij}$  で照明したときの表示輝度  $L\_set_{ij}$  との比  $y_{ij}$  を、式 (1) により求める。 20

## 【 0 0 6 9 】

$$y_{ij} = L\_peak / L\_set_{ij} \cdots \cdots (1)$$

## 【 0 0 7 0 】

次に、液晶パネル制御回路 31 は、画素  $PIX$  の設定階調  $S\_data'$  を、表示輝度  $L\_peak$  と表示輝度  $L\_set_{ij}$  との比  $y_{ij}$  及び表示輝度  $L\_data$  に基づいて、式 (2) により算出する。

## 【 0 0 7 1 】

$$S\_data' = f^{-1}(y_{ij} \times L\_data) \cdots \cdots (2)$$

## 【 0 0 7 2 】

式 (2) は、バックライト部分制御において、 $\varepsilon$  % だけ抑制して出力している光源  $BL_{ij}$  によって表示輝度  $L\_data$  とするためには、光源  $BL_{ij}$  が 100 % で出力したときに表示輝度を ( $y_{ij} \times L\_data$ ) にするときと同一の設定階調  $S\_data'$  (= 165) にする必要があることを表している。 30

## 【 0 0 7 3 】

以上のように、表示輝度は、バックライトの発光輝度と画素の開口率によって決定されるが、液晶表示装置 1 では、液晶パネル制御回路 31 に 1 フィールド画像分の画像信号が供給されるごとに、バックライトの発光輝度と画素の開口率を求める処理、即ちステップ S1 乃至 S7 の処理が繰り返し実行される。

## 【 0 0 7 4 】

従って、原画像の所定の画素または複数の画素からなる領域 (以下、所定領域と称する) において、原画像自体の輝度は複数枚のフィールド画像間で変わらない場合であっても、所定領域の周辺の輝度の影響により、複数枚のフィールド画像それぞれの所定領域の表示輝度が、異なる光源  $BL_{11}$  乃至  $BL_{56}$  の発光輝度と各画素の開口率の組み合わせによって実現されることが多い。 40

## 【 0 0 7 5 】

この場合、開口率に対応する設定階調と表示輝度との関係を表す表示輝度特性  $f_1$  に対応して設定した設定階調変換テーブルに誤差 (以下、設定誤差という) が含まれていると、複数枚の画像間で同一の表示輝度となるべき領域が異なる表示輝度で表示されることになり、それが低周期で発生すると、視聴者には、所謂フリッカと呼ばれる画像のちらつきとして視認されるおそれがある。

## 【 0 0 7 6 】

そこで、図 6 は、画像のちらつきをより低減させるようにした液晶表示装置の構成例を示している。即ち、図 6 は、本発明を適用した液晶表示装置の一実施の形態の構成例を示す図である。

## 【 0 0 7 7 】

なお、図 6 において、図 3 と対応する部分については同一の符号を付してあり、その説明は適宜省略する。

## 【 0 0 7 8 】

図 6 の液晶表示装置 1 0 1 は、図 3 の液晶表示装置 1 と同様に、液晶パネル 1 1、バックライト 1 2、制御部 1 3、およびメモリ 1 4 により構成されている。

10

## 【 0 0 7 9 】

制御部 1 3 は、液晶パネル制御回路 1 3 1、光源制御回路 3 3、およびメモリ 3 2 により構成されている。即ち、制御部 1 3 は、液晶パネル制御回路 3 1 に代えて、液晶パネル制御回路 1 3 1 が設けられている点において、図 3 の液晶表示装置 1 と相違する。

## 【 0 0 8 0 】

液晶パネル制御回路 1 3 1 には、液晶パネル制御回路 3 1 と同様の画像信号が供給される。液晶パネル制御回路 1 3 1 は、1 秒間当たり 6 0 枚のフィールド画像に対して、バックライト部分制御と、バックライト全体制御を交互に実行する。

## 【 0 0 8 1 】

本実施の形態では、液晶パネル制御回路 1 3 1 は、1 秒間に供給される 6 0 枚の画像のうち、奇数フィールドの画像に対してはバックライト部分制御を行い、偶数フィールドの画像に対してはバックライト全体制御を行うこととする。バックライト全体制御を行う場合、液晶パネル制御回路 1 3 1 は、光源 BL<sub>11</sub> 乃至 BL<sub>56</sub> が同一の発光輝度で発光するように同一の輝度設定値 BLset' (= BLset' <sub>11</sub> 乃至 BLset' <sub>56</sub>) を光源制御回路 3 3 に供給する。ここで、輝度設定値 BLset' は、例えば、光源 BL<sub>11</sub> 乃至 BL<sub>56</sub> が発光可能な最大の輝度となる輝度設定値である。

20

## 【 0 0 8 2 】

バックライト全体制御では、光源制御回路 3 3 に対して同一の輝度設定値 BLset' が常に供給されるため、所定の表示輝度を表示するための輝度設定値 BLset' と開口率に対応する設定階調との組は一意に決まり、画像のちらつきは生じない。

30

## 【 0 0 8 3 】

図 7 のフローチャートを参照して、図 5 の液晶表示装置 1 0 1 の表示制御処理について説明する。

## 【 0 0 8 4 】

初めに、ステップ S 2 1 において、液晶パネル制御回路 1 3 1 は、他の装置から供給された画像信号を受信する。この画像信号は、1 枚のフィールド画像に対応する。

## 【 0 0 8 5 】

ステップ S 2 2 において、液晶パネル制御回路 1 3 1 は、受信した画像信号からなるフィールド画像が奇数フィールドの画像であるかを判定する。

## 【 0 0 8 6 】

ステップ S 2 2 で、フィールド画像が奇数フィールドの画像であると判定された場合、処理はステップ S 2 3 に進み、液晶表示装置 1 0 1 は、ステップ S 2 3 乃至 S 2 7 の処理を実行し、バックライト部分制御によるフィールド画像の表示を行う。

40

## 【 0 0 8 7 】

なお、ステップ S 2 3 乃至 S 2 7 の処理は、上述した図 4 のステップ S 2 乃至 S 6 の処理とそれぞれ同様であるので、その説明は省略する。

## 【 0 0 8 8 】

一方、ステップ S 2 2 で、フィールド画像が奇数フィールドの画像ではない、即ち、フィールド画像が偶数フィールドの画像であると判定された場合、処理はステップ S 2 8 に進み、液晶表示装置 1 0 1 は、ステップ S 2 8 乃至 S 3 2 の処理を実行し、バックライト

50

全体制御によるフィールド画像の表示を行う。

【0089】

即ち、ステップS28において、液晶パネル制御回路131は、フィールド画像の輝度分布を求める。また、ステップS28において、液晶パネル制御回路131は、フィールド画像の輝度分布から、領域 $A_{ij}$ に必要な表示輝度 $A_{req_{ij}}$ を算出する。

【0090】

ステップS29において、液晶パネル制御回路131は、輝度設定値 $BLset'_{11}$ 乃至 $BLset'_{56}$ として同一の輝度設定値 $BLset'$ を光源制御回路33に供給する。

【0091】

ステップS30において、液晶パネル制御回路131は、輝度設定値 $BLset'$ に応じて、表示部21の各画素の設定階調 $S\_data'$ を算出する。 10

【0092】

ステップS31において、液晶パネル制御回路131は、算出された設定階調 $S\_data'$ に対応する駆動制御信号を、液晶パネル11のソースドライバ22およびゲートドライバ23に供給する。

【0093】

ステップS32において、光源制御回路33は、液晶パネル制御回路131から供給される輝度設定値 $BLset'$ を、バックライト制御値変換テーブルに基づいてバックライト制御値 $BLctl_{11}$ 乃至 $BLctl_{56}$ に変換し、バックライト12に供給する。

【0094】

ステップS27またはS32の処理後、ステップS33において、液晶パネル制御回路131は、画像信号が供給されなくなったかを判定する。ステップS33で、画像信号が供給されたと判定された場合、処理はステップS21に戻り、ステップS21乃至S33の処理が実行される。これにより、液晶表示装置101は、次のフィールド画像を表示する。 20

【0095】

一方、ステップS33で、画像信号が供給されなかったと判定された場合、処理は終了する。

【0096】

次に、図8乃至図11を参照して、図5の液晶表示装置101によるちらつきの低減効果について説明する。 30

【0097】

図8を参照して、ちらつきの低減効果を検証するために使用した検証用動画像を説明する。

【0098】

画像201は、隙間の空いた壁を撮影した検証用動画像の1枚であり、壁に相当する暗部C1と、太陽光がのぞき見える壁の隙間に相当する明部C2からなる。検証用動画像は、画像201と同一の景色を定点撮影したものであり、太陽の変化、カメラの微動等により、フィールド画像ごとの各画素の輝度は僅かに異なる場合もあるが、基本的に、同一の輝度である。 40

【0099】

この検証では、バックライト部分制御を常時実行する液晶表示装置1（図3）、バックライト部分制御とバックライト全体制御を交互に実行する液晶表示装置101（図5）、および、バックライト全面制御を常時実行する図示せぬ従来の液晶表示装置（以下、従来液晶表示装置と称する）の3つの液晶表示装置それぞれに、検証用動画像を表示させ、図8の画像201において白丸で示されている所定領域Qの表示輝度をフォトディテクタ（以下、PDと称する）によって測定した。

【0100】

図9は、液晶表示装置1、液晶表示装置101、および従来液晶表示装置で検証用動画像を表示させたときの、所定領域QにおけるPDの測定値を示している。 50

## 【 0 1 0 1 】

図 9 Aは、従来液晶表示装置で検証用動画像を表示させたときの、所定領域 Q における P D の測定値を示している。

## 【 0 1 0 2 】

図 9 Bは、液晶表示装置 1 で検証用動画像を表示させたときの、所定領域 Q における P D の測定値を示している。

## 【 0 1 0 3 】

図 9 Cは、液晶表示装置 1 0 1 で検証用動画像を表示させたときの、所定領域 Q における P D の測定値を示している。

## 【 0 1 0 4 】

図 9 A乃至図 9 Cのいずれも、横軸は、測定時間[秒(sec)]を表し、縦軸は、P D の測定値[ボルト(V)]を表す。

## 【 0 1 0 5 】

図 9 A乃至図 9 Cでは、P D の測定値そのものを生データとして黒線で示している。

## 【 0 1 0 6 】

また、図 9 A乃至図 9 Cでは、生データのうちの 5 0 Hz以上のデータをカットしたローパスフィルタ(Low-Pass Filter)後のデータを、白線で示している。図 1 0 は人間の目の感度特性グラフを示しており、人間の目の感度は、周波数が大きくなるほど鈍くなり、5 0 Hz以上については無視することができるとみなすことができるため、生データのうちの 5 0 Hz以上のデータだけにしたものが白線で示されるデータである。

## 【 0 1 0 7 】

図 1 1 は、図 9 に示した生データを周波数解析(FFT: Fast Fourier Transform)した結果を示している。

## 【 0 1 0 8 】

即ち、図 1 1 A乃至図 1 1 Cは、それぞれ、図 9 A乃至図 9 Cに示した生データを周波数解析した結果をそれぞれ表す。図 1 1 A乃至図 1 1 Cにおいて、横軸は周波数  $g_j$  を表し、縦軸は、各周波数  $g_j$  におけるレベル(強度  $|c_j|$ )を表す。

## 【 0 1 0 9 】

図 1 1 A乃至図 1 1 Cのいずれにおいても、6 0 Hzの成分が最も多く含まれている。これは、光源制御回路 3 3 によるバックライト 1 2 のプリンキング処理によるものである。即ち、6 0 Hzの成分は、光源制御回路 3 3 が、バックライト 1 2 の点灯をフレームレートと同一の 6 0 Hzの間隔で休止(プリンキング)する制御によるものである。この 6 0 Hzの成分は、図 1 0 を参照して説明したように、人間の目の感度では、無視することができる成分であるため、問題にならない。

## 【 0 1 1 0 】

図 1 1 A乃至図 1 1 Cにおいて点線の丸で囲まれている、人間の目の感度で敏感な 2 0 Hz以下の成分(低周波成分)について考察する。

## 【 0 1 1 1 】

バックライト全面制御を常時実行する従来液晶表示装置では、図 1 1 Aに示されるように、低いレベルに抑えられているのに対し、バックライト部分制御を常時行う液晶表示装置 1 では、図 1 1 Bに示されるように、レベルが高くなっており、この成分がちらつき発生の原因となっている。

## 【 0 1 1 2 】

バックライト部分制御とバックライト全体制御を交互に実行する液晶表示装置 1 0 1 によれば、図 1 1 Cに示されるように、図 1 1 Aよりも若干レベルが高いものの、図 1 1 Bよりも明らかにレベルが低くなっている。即ち、ちらつき発生の原因となる低周波成分が抑えられている。

## 【 0 1 1 3 】

なお、図 1 1 Cに示される解析結果では、6 0 Hzの半分に相当する 3 0 Hzの成分のレベルが図 1 1 Aや図 1 1 Bよりも高くなっているが、人間の目の感度特性から、図 1 1 Bに示

10

20

30

40

50

される低周波成分の多い状態よりも、ちらつきがより改善されていると言える。

【0114】

以上のように、図5の液晶表示装置101によれば、バックライト部分制御とバックライト全体制御を交互に実行することにより、画像のちらつきを低減させることができる。

【0115】

上述した例では、図5の液晶表示装置101は、1フィールド画像ごとに、バックライト部分制御とバックライト全体制御を交互に実行するようにしたが、複数フィールド画像ごと、または、ランダムな枚数のフィールド画像ごとに、バックライト部分制御とバックライト全体制御を交互に実行するようにしてもよい。即ち、所定の周期でバックライト部分制御とバックライト全体制御を交互に実行すればよい。

10

【0116】

バックライト部分制御とバックライト全体制御を何枚のフィールド画像ごとに実行するかによって、図11Cに示した解析結果において30Hz付近に出ていたピークを他の周波数成分に移動させることができる。また、バックライト部分制御とバックライト全体制御をランダムな枚数のフィールド画像ごとに実行することによって、図11Cの30Hz付近のピークを全周波数帯域に分散させることができる。

【0117】

その意味では、図5の液晶表示装置101は、低周期の輝度変動を、より高域側にずらす、あるいは、全周波数帯域に分散させることで、ちらつきを低減させるとも言える。

【0118】

20

また、上述した例では、液晶表示装置101は60Hzのフレームレートで画像を表示したが、液晶表示装置101が表示する画像のフレームレート(表示レート)は、60Hzに限らず、60Hzより小さい、または、60Hzより大きくてもよい。液晶表示装置101が60Hzより大きいフレームレートで画像を表示する場合、図11Cの60Hzおよび30Hzのピークは、より高い周波数帯域に移動するので、人間の目の感度特性から見て、ちらつきをより低減させることができる。

【0119】

また、図5の液晶表示装置101は、バックライト部分制御においてバックライト12を点灯させない時間がある分、バックライト全面制御を常時実行する従来液晶表示装置と比べて、消費電力を抑制することができる。さらに、バックライト12を点灯させない場合には、バックライト12を点灯させて画素の開口率をゼロにする場合よりも、より暗い表示することができるので、図5の液晶表示装置101は、バックライト全面制御を常時実行する従来液晶表示装置と比べて、ダイナミックレンジが拡大し、コントラストが向上する。

30

【0120】

なお、上述した例では、領域A<sub>11</sub>乃至A<sub>56</sub>は、バックライト12の点灯領域を仮想的に分割した領域としたが、領域A<sub>11</sub>乃至A<sub>56</sub>それぞれの間に仕切り板等を設け、物理的に分割したものとしてもよい。

【0121】

本明細書において、フローチャートに記述されたステップは、記載された順序に沿って時系列的に行われる処理はもちろん、必ずしも時系列的に処理されなくとも、並列的あるいは個別に実行される処理をも含むものである。

40

【0122】

本発明は、分割された複数の領域個別に点灯が制御可能なバックライト12が表示パネル11の背面側に配置され、バックライト12のバックライト部分制御と、表示パネル11の画素の開口率の制御により、画像を表示する液晶表示装置に適用することができる。

【0123】

なお、本発明の実施の形態は、上述した実施の形態に限定されるものではなく、本発明の要旨を逸脱しない範囲において種々の変更が可能である。

【図面の簡単な説明】

50

## 【 0 1 2 4 】

【図 1】従来のバックライトの制御について説明する図である。

【図 2】従来のバックライトの制御について説明する図である。

【図 3】本発明の基本となる液晶表示装置の構成例を示す図である。

【図 4】図 3 の液晶表示装置の表示制御処理を説明するフローチャートである。

【図 5】バックライト全体制御とバックライト部分制御について説明する図である。

【図 6】本発明を適用した液晶表示装置の一実施の形態の構成例を示す図である。

【図 7】図 5 の液晶表示装置の表示制御処理を説明するフローチャートである。

【図 8】ちらつきの低減効果の検証に使用した画像を示す図である。

【図 9】ちらつきの低減効果について検証した結果について説明する図である。

10

【図 10】人間の目の感度特性グラフを示す図である。

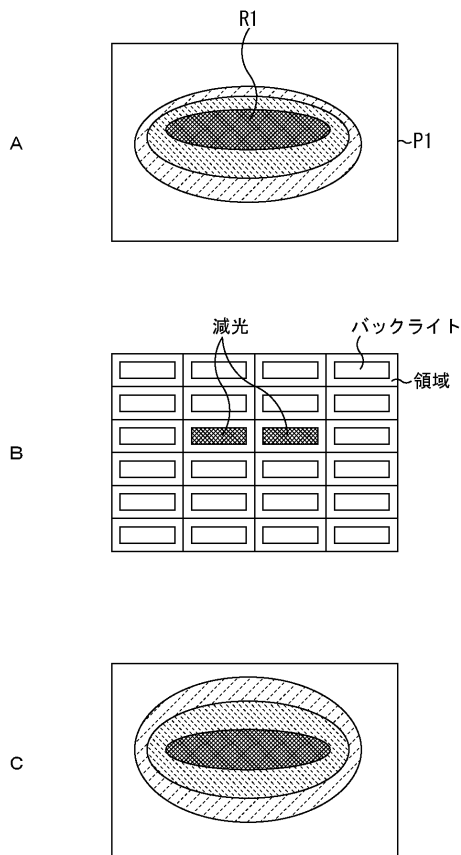
【図 11】ちらつきの低減効果について検証した結果について説明する図である。

## 【符号の説明】

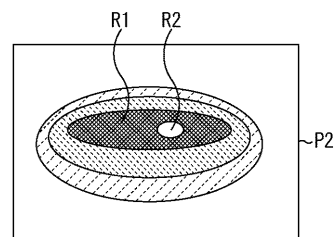
## 【 0 1 2 5 】

1 液晶表示装置, 11 液晶パネル, 12 バックライト, 13 制御部,  
14 メモリ, 21 表示部, 31 液晶パネル制御回路, 32 メモリ, 33  
光源制御回路, 101 液晶表示装置, 131 液晶パネル制御回路

【図 1】  
図1

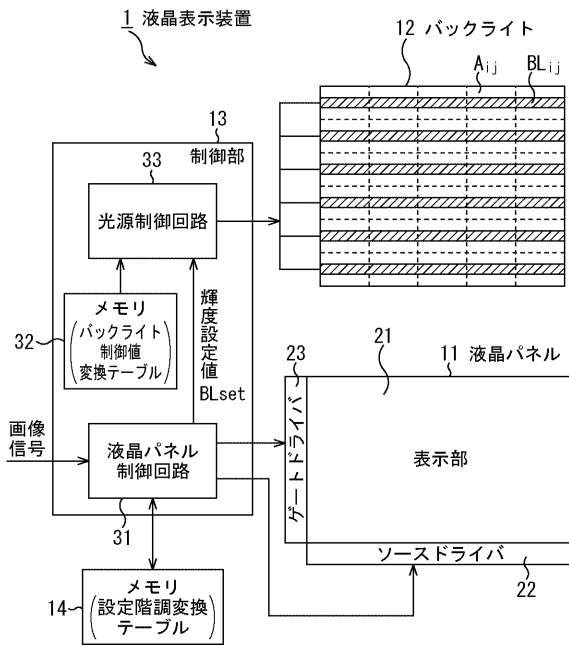


【図 2】  
図2



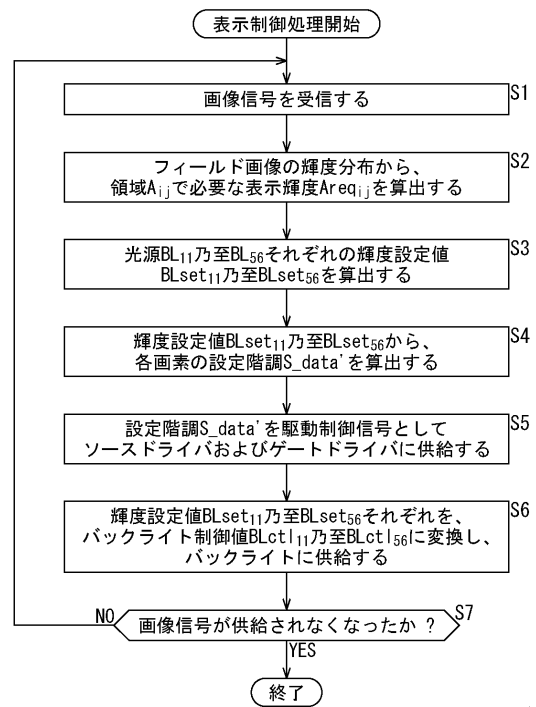
【図 3】

図3



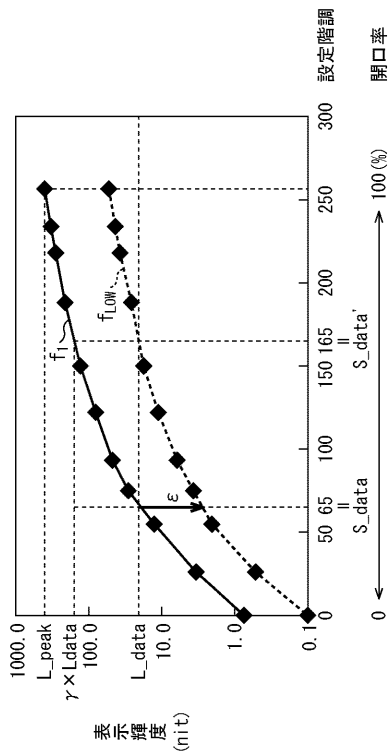
【図 4】

図4



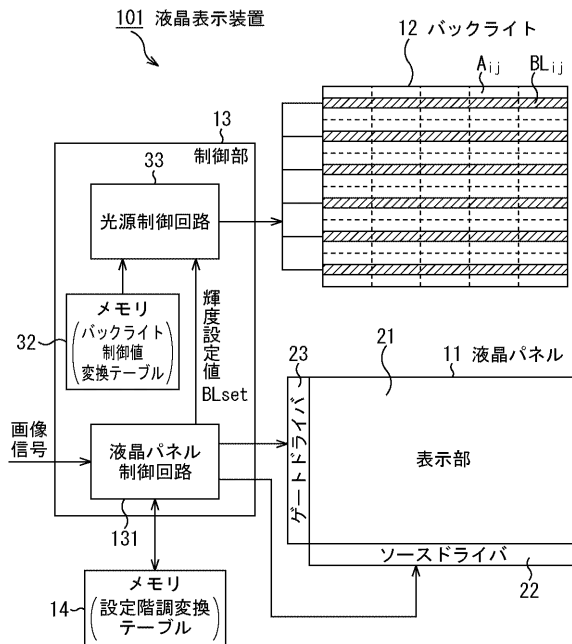
【図 5】

図5



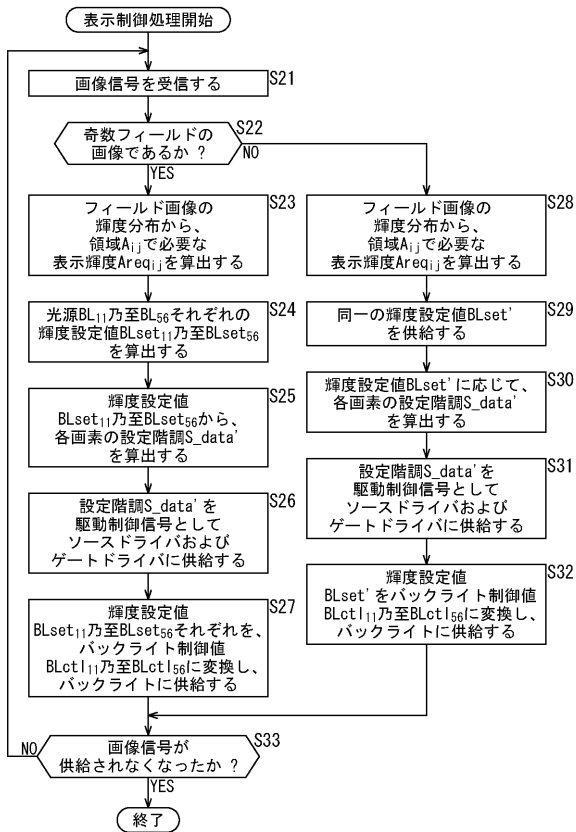
【図 6】

図6



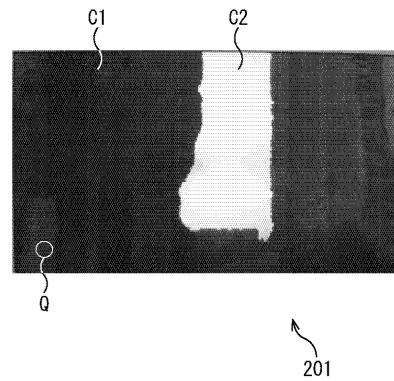
【図 7】

図7



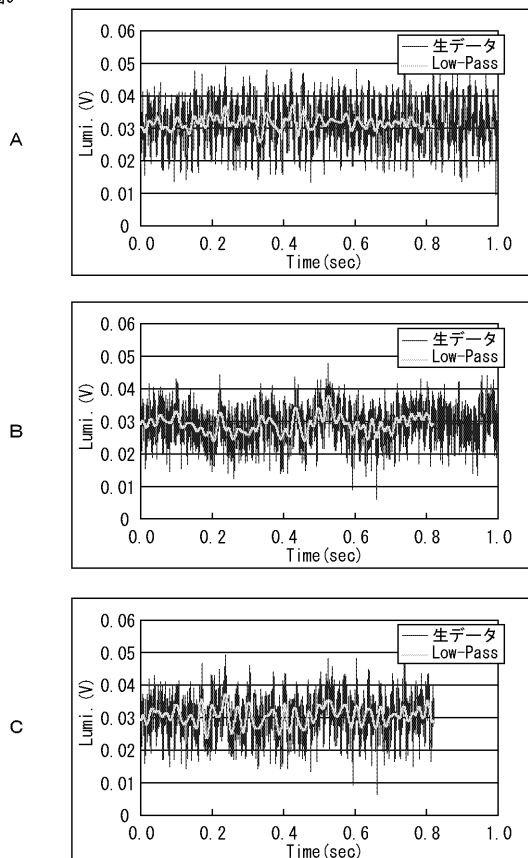
【図 8】

図8



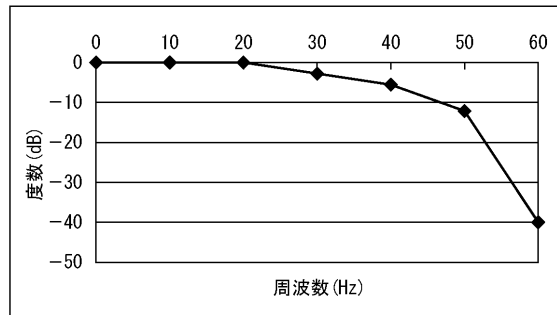
【図 9】

図9



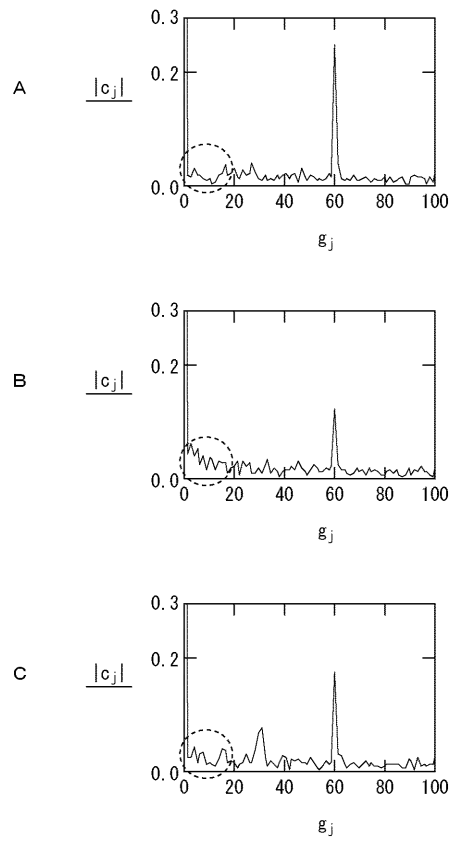
【図 10】

図10



【図 11】

図 11



---

フロントページの続き

(51)Int.Cl.

F I

テーマコード(参考)

G 0 9 G 3/20 6 1 1 A

G 0 9 G 3/20 6 4 2 E

H 0 4 N 5/66 1 0 2 B

F ターム(参考) 5C006 AF13 AF45 AF53 AF69 AF71 BB16 BB29 BF01 EA01 FA16  
FA23 FA47 FA54  
5C058 AA06 AB03 BA03 BA05 BA09 BA29 BB23  
5C080 AA10 BB05 BB06 DD06 DD26 EE28 FF11 JJ01 JJ02 JJ05  
JJ07

|                |                                                                                                                                                                                                                                                                                                                                                                                                                                                         |         |            |
|----------------|---------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|---------|------------|
| 专利名称(译)        | 显示装置和显示控制方法                                                                                                                                                                                                                                                                                                                                                                                                                                             |         |            |
| 公开(公告)号        | <a href="#">JP2007322880A</a>                                                                                                                                                                                                                                                                                                                                                                                                                           | 公开(公告)日 | 2007-12-13 |
| 申请号            | JP2006154762                                                                                                                                                                                                                                                                                                                                                                                                                                            | 申请日     | 2006-06-02 |
| [标]申请(专利权)人(译) | 索尼公司                                                                                                                                                                                                                                                                                                                                                                                                                                                    |         |            |
| 申请(专利权)人(译)    | 索尼公司                                                                                                                                                                                                                                                                                                                                                                                                                                                    |         |            |
| [标]发明人         | 河嶋利孝<br>木村和人                                                                                                                                                                                                                                                                                                                                                                                                                                            |         |            |
| 发明人            | 河嶋 利孝<br>木村 和人                                                                                                                                                                                                                                                                                                                                                                                                                                          |         |            |
| IPC分类号         | G09G3/36 G02F1/133 G09G3/34 G09G3/20 H04N5/66                                                                                                                                                                                                                                                                                                                                                                                                           |         |            |
| FI分类号          | G09G3/36 G02F1/133.535 G09G3/34.J G09G3/20.611.E G09G3/20.612.U G09G3/20.611.A G09G3/20.642.E H04N5/66.102.B                                                                                                                                                                                                                                                                                                                                            |         |            |
| F-TERM分类号      | 2H093/NC42 2H093/NC49 2H093/NC50 2H093/NC58 2H093/NC59 2H093/ND10 2H093/ND39 2H093/NE06 5C006/AF13 5C006/AF45 5C006/AF53 5C006/AF69 5C006/AF71 5C006/BB16 5C006/BB29 5C006/BF01 5C006/EA01 5C006/FA16 5C006/FA23 5C006/FA47 5C006/FA54 5C058/AA06 5C058/AB03 5C058/BA03 5C058/BA05 5C058/BA09 5C058/BA29 5C058/BB23 5C080/AA10 5C080/BB05 5C080/BB06 5C080/DD06 5C080/DD26 5C080/EE28 5C080/FF11 5C080/JJ01 5C080/JJ02 5C080/JJ05 5C080/JJ07 2H193/ZH21 |         |            |
| 其他公开文献         | JP4887912B2                                                                                                                                                                                                                                                                                                                                                                                                                                             |         |            |
| 外部链接           | <a href="#">Espacenet</a>                                                                                                                                                                                                                                                                                                                                                                                                                               |         |            |

## 摘要(译)

要解决的问题：减少图像的闪烁。液晶面板控制电路（131）控制光源BL 11至BL 56以获得奇数场中的图像，执行背光部分控制以控制背光12以获得亮度，并且对于偶数场的图像，执行背光部分控制，光源BL 11至BL 56并且，执行用于控制背光12的整体背光控制，以获得相同的发光亮度。本发明可以应用于例如液晶显示装置。点域6

