

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第4303919号  
(P4303919)

(45) 発行日 平成21年7月29日(2009.7.29)

(24) 登録日 平成21年5月1日(2009.5.1)

(51) Int.Cl.	F I
<b>G09G 3/36 (2006.01)</b>	G09G 3/36
<b>G09G 3/20 (2006.01)</b>	G09G 3/20 621F
	G09G 3/20 631V
	G09G 3/20 641C
	G09G 3/20 641E
	請求項の数 11 (全 15 頁) 最終頁に続く

(21) 出願番号 特願2002-172379 (P2002-172379)  
 (22) 出願日 平成14年6月13日(2002.6.13)  
 (65) 公開番号 特開2003-84739 (P2003-84739A)  
 (43) 公開日 平成15年3月19日(2003.3.19)  
 審査請求日 平成16年6月3日(2004.6.3)  
 (31) 優先権主張番号 2001-54128  
 (32) 優先日 平成13年9月4日(2001.9.4)  
 (33) 優先権主張国 韓国 (KR)

(73) 特許権者 501426046  
 エルジー ディ스플레이 カンパニー リ  
 ミテッド  
 大韓民国 ソウル, ヨンドゥンポーク, ヨ  
 イドードン 20  
 (74) 代理人 100109726  
 弁理士 園田 吉隆  
 (74) 代理人 100101199  
 弁理士 小林 義教  
 (72) 発明者 ハム, ヨン スン  
 大韓民国 キョンギードー, アンヤン  
 シ, ドンガンーク, ホギエー1ードン  
 957-5, 201号

審査官 小川 浩史

最終頁に続く

(54) 【発明の名称】 液晶表示装置の駆動方法及び装置

(57) 【特許請求の範囲】

【請求項 1】

1 フレーム期間を第1のサブフレームと第2のサブフレームと第3のサブフレームとに分割して、

前記第1のサブフレームにおいて、ビデオデータ源から入力されるソース・データに基づいて生成され該ソース・データ以上の電圧レベルを有する修正データを表示パネルに供給する段階と、

前記第2のサブフレームにおいて、前記ソース・データを前記表示パネルに供給する段階と、

前記第3のサブフレームにおいて、画面が黒く表示されるように電圧レベルが設定されたブラック・データを前記表示パネルに供給する段階とを有することを特徴とする液晶表示装置の駆動方法。

【請求項 2】

前記ソース・データの上位ビットデータに基づいて、前記修正データが生成されることを特徴とする請求項1に記載の液晶表示装置の駆動方法。

【請求項 3】

前記ソース・データの全ビットデータに基づいて、前記修正データが生成されることを特徴とする請求項1に記載の液晶表示装置の駆動方法。

【請求項 4】

前記修正データが前記表示パネルに供給される間に、前記ソース・データを遅延させる

段階を有することを特徴とする請求項 1 に記載の液晶表示装置の駆動方法。

【請求項 5】

ビデオデータ源から入力されるソース・データを表示パネルに供給するソース・データ供給部と、

ビデオデータ源から入力される前記ソース・データに基づいて、該ソース・データ以上の電圧レベルを有する修正データを生成して前記表示パネルに供給するデータ修正部と、

画面が黒く表示されるように電圧レベルが設定されたブラック・データを前記表示パネルに供給するブラック電圧発生部とを有して構成され、

1 フレーム期間を第 1 のサブフレームと第 2 のサブフレームと第 3 のサブフレームとに分割して、前記第 1 のサブフレームにおいて前記修正データを前記表示パネルに供給し、前記第 2 のサブフレームにおいて前記ソース・データを前記表示パネルに供給し、前記第 3 のサブフレームにおいて前記ブラック・データを前記表示パネルに供給することを特徴とする液晶表示装置の駆動装置。

10

【請求項 6】

前記データ修正部は、前記ソース・データの上位ビットデータに基づいて、前記修正データを生成することを特徴とする請求項 5 に記載の液晶表示装置の駆動装置。

【請求項 7】

前記データ修正部は、前記ソース・データの全ビットデータに基づいて、前記修正データを生成することを特徴とする請求項 5 に記載の液晶表示装置の駆動装置。

【請求項 8】

前記データ修正部から入力される前記修正データと、前記ソース・データ供給部から入力される前記ソース・データと、前記ブラック電圧発生部から入力される前記ブラック・データとを順次切り換えて前記表示パネルに供給する切り換え部を有することを特徴とする請求項 5 に記載の液晶表示装置の駆動装置。

20

【請求項 9】

前記修正データが前記表示パネルに供給される間に、前記ソース・データを遅延させるデータ遅延器を有することを特徴とする請求項 5 に記載の液晶表示装置の駆動装置。

【請求項 10】

前記切り換え部から供給される前記修正データ、前記ソース・データ及び前記ブラック・データを前記表示パネルのデータラインに供給するためのデータ駆動部と、

前記表示パネルのスクランラインにスキヤニング信号を供給するためのスクラン駆動部と、

前記切り換え部、前記データ駆動部及び前記スクラン駆動部を制御するための制御信号を出力するタイミング制御器とを有することを特徴とする請求項 8 に記載の液晶表示装置の駆動装置。

30

【請求項 11】

前記第 1 のサブフレーム、前記第 2 のサブフレーム及び前記第 3 のサブフレームが、それぞれ 1 フレーム期間の 3 分の 1 の長さの期間を有することを特徴とする請求項 5 に記載の液晶表示装置の駆動装置。

【発明の詳細な説明】

40

【0001】

【発明の属する技術分野】

本発明は液晶表示装置に関し、特に画質を向上させた液晶表示装置の駆動方法及び装置に関するものである。

【0002】

【従来の技術】

通常液晶表示装置はビデオ信号により液晶セルの光透過率を調節して画像を表示する。液晶セル毎にスイッチング素子が形成されたアクティブマトリックスタイプの液晶表示装置が動画を表示するのに適している。アクティブマトリックスタイプの液晶表示装置に使用されるスイッチング素子としては、主に薄膜トランジスタ（以下、TFT という）が

50

利用されている。

【 0 0 0 3 】

液晶表示装置は数式 1 及び 2 から理解されるように、液晶に固有の粘性及び弾性などの特性に起因して、応答速度が遅いという短所がある。

【 数 1 】

$$\tau_{\gamma} \propto \frac{\gamma d^2}{\Delta \epsilon | V_a^2 - V_F^2 |}$$

10

ここで、 $\tau_{\gamma}$  は液晶に電圧が印加される際の上昇時間を、 $V_a$  は印加電圧を、 $V_F$  は液晶分子が傾斜運動を始めるフリーデリック遷移電圧 (Freederick Transition Voltage) を、 $d$  は液晶セルのセル・ギャップを、 $\gamma$  は液晶分子の回転粘度をそれぞれ意味する。

【 数 2 】

$$\tau_f = \frac{\gamma d^2}{K}$$

ここで、 $\tau_f$  及び  $f$  は液晶に印加された電圧がオフにされた後に液晶が弾性復元力により元の位置に復元するまでの下降時間を、 $K$  は液晶固有の弾性係数をそれぞれ意味する。

20

【 0 0 0 4 】

TNモードの液晶応答速度は液晶材料の物性とセル・ギャップにより変化させることができるが、通常、上昇時間が 20 - 80 ms であり下降時間が 20 - 30 ms である。このような液晶の応答速度は動画の 1 フレーム期間 (NTSC; 16.67 ms) より長いいため、図 1 に示すように、液晶セルに充電される電圧が所望の電圧に到達する前に次のフレームに進行し、その結果、動画で画面がうすぼんやりするモーション・ブラーリング (Motion Blurring) 現象が現れる。

【 0 0 0 5 】

図 1 に示すように、従来の液晶表示装置は動画を表示する際に、データ (VD) のレベルの変化に対して応答速度が遅いために、対応する表示輝度 (BL) が所望の輝度に到達できなくなるために所望の色と輝度を表現できなくなる。その結果、液晶表示装置には動画像のモーション・ブラーリング現象が表れ、明暗比の低下により表示品質が劣化する。

30

【 0 0 0 6 】

このような液晶表示装置の遅い応答速度を改善するために、アメリカ特許第 5,495,265 号と PCT 国際公開番号 WO 99/05567 には、ルックアップテーブルを利用してデータの変化の有無によりデータを修正する方法 (以下、「高速駆動」という) が提案されている。この高速駆動方法は図 2 に示すような原理でデータを修正するものである。

【 0 0 0 7 】

図 2 に示すように、従来の高速駆動方法は入力データ (VD) を修正した修正データ (MVD) を液晶セルに印加して所望の輝度 (MBL) を得る。この高速駆動方法は、1 フレーム期間中に入力データの輝度に対応して所望の輝度が得られるように、データの変化の有無に基づき数式 1 で  $|V_a^2 - V_F^2|$  を大きくすることにより液晶の応答を加速する。従って、高速駆動方法を利用する液晶表示装置は、データ値を修正して液晶の遅い速度を補償することにより、動画像のモーション・ブラーリング現象を緩和し、画像に所望の色と輝度を表示することができる。

40

【 0 0 0 8 】

さらに詳細には、高速駆動方法は、直前のフレーム ( $F_{n-1}$ ) と現在のフレーム ( $F_n$ ) のそれぞれの上位ビット (MSB) を比較して、上位ビット (MSB) に変化があると、ルックアップ・テーブルを参照して該当する修正データ (Mデータ) を選択し、図 3 に

50

示すように修正する。この高速駆動方法はハードウェアとして具体化する際にメモリ容量の負担を減らすために、上位のビットだけを修正するものである。このような方法を実現した高速駆動装置を図4に示す。

【0009】

図3に示すように、従来の高速駆動装置は上位ビット出力バスライン(42)に接続されたフレームメモリ(43)と、上位ビット出力バスライン(42)とフレームメモリ(43)の出力端子に共通に接続されたルックアップテーブル(44)とを具備する。

【0010】

フレームメモリ(43)は上位ビット(MSB)を1フレーム期間の間だけ保存し、保存した該データをルックアップ・テーブル(44)に供給する。ここで、上位ビット(MSB)は8ビットのソース・データ(RGB)中の上位4ビットに設定される。

10

【0011】

ルックアップ・テーブル(44)は、上位ビット出力バスライン(42)から入力される現在のフレーム( $F_n$ )の上位ビット(MSB)と、フレームメモリ(43)から入力される直前のフレーム( $F_{n-1}$ )の上位データ(MSB)を、下の表1または表2に当てはめ、該当する修正データ(Mデータ)を選択する。修正データ(Mデータ)は、下位ビットバスライン(41)からの下位ビット(LSB)と加算されて液晶表示装置に供給される

【0012】

【表1】

20

区分	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
0	0	1	3	4	6	7	9	10	11	12	14	15	15	15	15	15
1	0	1	2	4	5	7	9	10	11	12	13	14	15	15	15	15
2	0	1	2	3	5	7	8	9	10	12	13	14	15	15	15	15
3	0	1	2	3	5	6	8	9	10	11	12	14	14	15	15	15
4	0	0	1	2	4	6	7	9	10	11	12	13	14	15	15	15
5	0	0	0	2	3	5	7	8	9	11	12	13	14	15	15	15
6	0	0	0	1	3	4	6	8	9	10	11	13	14	15	15	15
7	0	0	0	1	2	4	5	7	8	10	11	12	14	14	15	15
8	0	0	0	1	2	3	5	6	8	9	11	12	13	14	15	15
9	0	0	0	1	2	3	4	6	7	9	10	12	13	14	15	15
10	0	0	0	0	1	2	4	5	7	8	10	11	13	14	15	15
11	0	0	0	0	0	2	3	5	6	7	9	11	12	14	15	15
12	0	0	0	0	0	1	3	4	5	7	8	10	12	13	15	15
13	0	0	0	0	0	1	2	3	4	6	8	10	11	13	14	15
14	0	0	0	0	0	0	1	2	3	5	7	9	11	13	14	15
15	0	0	0	0	0	0	0	1	2	4	6	9	11	13	14	15

30

40

【0013】

表1において、左側の列は直前のフレーム( $F_{n-1}$ )のデータ電圧( $VD_{n-1}$ )であり、最上行は現在のフレーム( $F_n$ )のデータ電圧( $VD_n$ )である。

【0014】

50

しかし、従来の高速駆動方法はソース・データを修正しない正常な駆動に比べて動的コントラスト比 (Dynamic Contrast Ratio) が向上しているものの、画面が変わった時は、フレームの輝度が所望の輝度に到達するのは常に該フレーム終了時となるために、相変わらずソース・データが表現しようとする水準に至らない。このような液晶表示装置のデータの維持特性により、高速駆動に対応してソース・データが修正されても動的コントラスト比が望む水準に到達しないことは、色再現に関しては、赤、緑及び青色の混合で表現される色が歪む結果をもたらす。

【 0 0 1 5 】

【発明が解決しようとする課題】

従って、本発明の目的は画質を向上させた液晶表示装置の駆動方法及び装置を提供することである。

10

【 0 0 1 6 】

【課題を解決するための手段】

前記目的を達成するために、本発明の実施例による液晶表示装置の駆動方法は、予め設定された修正データを利用して修正したソース・データをフレームの初期に表示パネルに供給する段階と、前記フレームの残りの期間の少なくとも一部に、画面が黒く表示されるようにその電圧レベルを設定したブラック・データを前記表示パネルに供給する段階とを含む。

【 0 0 1 7 】

本発明の実施例による液晶表示装置の駆動方法は、修正されたデータとブラック・データ

20

の間にソース・データを表示パネルに供給する段階を更に含む。

【 0 0 1 8 】

本発明の実施例による液晶表示装置の駆動方法において、ソース・データの上位ビットデータに基づいて、修正データが生成される。

【 0 0 1 9 】

本発明の実施例による液晶表示装置の駆動方法において、ソース・データの全ビットデータに基づいて、修正データが生成される。

【 0 0 2 0 】

本発明の実施例による液晶表示装置の駆動方法は、修正されたソース・データとブラック・データを切り換えて表示パネルに供給する段階を更に含む。

30

【 0 0 2 1 】

本発明の実施例による液晶表示装置の駆動方法は修正されたソース・データ、ソース・データ及びブラック・データを順次切り換えて表示パネルに供給する段階を更に含む。

【 0 0 2 2 】

本発明の実施例による液晶表示装置の駆動方法は、修正されたソース・データが表示パネルに供給される間に、前記ソース・データを遅延させる段階を更に含む。

【 0 0 2 3 】

本発明の実施例による液晶表示装置の駆動装置は、予め設定された修正データを利用してソース・データを修正し、該修正されたソース・データをフレームの初期に表示パネルに供給する修正器と、フレームの残りの期間の少なくとも一部に画面が黒く表示されるようにその電圧レベルを設定したブラック・データを表示パネルに供給するブラック電圧発生部とを具備する。

40

【 0 0 2 4 】

本発明の実施例による液晶表示装置の駆動装置は、修正されたソース・データとブラック・データの間に、ソース・データを表示パネルに供給するソース・データの供給部を更に具備する。

【 0 0 2 5 】

本発明の実施例による液晶表示装置の駆動装置は、修正器がソース・データの上位ビットデータに基づいて修正することを特徴とする。

【 0 0 2 6 】

50

本発明の実施例による液晶表示装置の駆動装置は、修正器がソース・データの全ビットデータに基づいて修正することを特徴とする。

【0027】

本発明の実施例による液晶表示装置の駆動装置は、修正されたソース・データとブラック・データを切り換えて前記表示パネルに供給する切り換え器を更に具備する。

【0028】

本発明の実施例による液晶表示装置の駆動装置は、修正されたソース・データ、ソース・データ及びブラック・データを順次切り換えて前記表示パネルに供給する切り換え器を更に具備することを特徴とする。

【0029】

本発明の実施例による液晶表示装置の駆動装置は、修正されたソース・データが表示パネルに供給される間にソース・データを遅延させるデータ遅延器を更に具備する。

【0030】

本発明の実施例による液晶表示装置の駆動装置は、切り換え器から供給される修正されたソース・データとブラック・データを表示パネルのデータラインに供給するためのデータ駆動部と、表示パネルのスキャンラインにスキヤニング信号を供給するためのスキヤン駆動部と、切り換え器のスイッチングタイムを制御すると共にデータ駆動部とスキヤン駆動部を制御するためのタイミング制御器とを更に具備する。

【0031】

本発明の実施例による液晶表示装置の駆動装置は、切り換え器から順次供給される修正されたソース・データとブラック・データを前記表示パネルのデータラインに供給するためのデータ駆動部と、表示パネルのスキャンラインにスキヤニング信号を供給するためのスキヤン駆動部と、切り換え器のスイッチングタイムを制御すると共にデータ駆動部とスキヤン駆動部を制御するためのタイミング制御器とを更に具備する。

【0032】

本発明の実施例による液晶表示装置の駆動装置は、ブラック・データが前記フレームの約1/2の期間の間に供給されることを特徴とする。

【0033】

本発明の実施例による液晶表示装置の駆動装置は、ソース・データ及びブラック・データがそれぞれフレームの約1/3と2/3期間の間に供給されることを特徴とする。

【0034】

本発明の実施例による液晶表示装置の駆動装置は、予め設定された修正データを利用してソース・データを修正し、フレームの初期に表示パネルに供給するデータ修正器と、フレームの残りの期間の少なくとも一部に画面が黒く表示されるようにその電圧レベルを設定したブラック・データを表示パネルに供給するブラック電圧発生部と、修正されたソース・データとブラック・データを順次切り換えるための切り換え器と、切り換え器から供給される修正されたソース・データとブラック・データを液晶パネルに供給するためのデータ駆動部と、液晶パネルのスキヤニング信号を供給するためのスキヤン駆動部と、切り換え器のスイッチングタイムを制御すると共にデータ駆動部とスキヤン駆動部を制御するためのタイミング制御器とを具備する。

【0035】

本発明の実施例による液晶表示装置の駆動装置は、ソース・データが切り換え器により修正されたソース・データとブラック・データの間に供給されることを特徴とする。

【0036】

【作用】

本発明による液晶表示装置の駆動方法及び装置は、フレームの初期に修正データを液晶パネルに供給した後、正常データとブラックデータを順次液晶パネルに供給することで動画のモーション・ブラーリングを最小化する。

【0037】

【発明の実施の形態】

10

20

30

40

50

以下、図5乃至図10を参照して本発明の好ましい実施例を説明する。

【0038】

図5に示すように、本発明の第1実施例による液晶表示装置の駆動装置は、データライン(55)とゲートライン(56)が交差しており、その交差部に液晶セル(C1c)を駆動するためのTFTが形成された液晶パネル(57)と、液晶パネル(57)のデータライン(55)にデータを供給するためのデータドライバ(53)と、液晶パネル(57)のゲートライン(56)にスキニングパルスを供給するためのゲート・ドライバ(54)と、デジタル・ビデオ・データと同期信号(HV)が供給されるタイミング・コントローラ(51)と、タイミング・コントローラ(51)とデータ・ドライバ(53)の間に接続されて入力データ(RGB)を修正するためのデータ修正部(52)と、ブラック・データ(BL)を発生するためのブラック電圧発生部(60)と、データ修正部(52)とデータ・ドライバ(53)の間に接続されて修正データ(AMデータ)と修正されない正常のデータ(RGB)そして、ブラック・データ(BL)の中のいずれかの一つを選択するための切り換え部(58)と、タイミング・コントローラ(51)と切り換え部(58)の間に接続されたデータ遅延器(59)とを具備する。

10

【0039】

液晶パネル(57)は、下部ガラス基板の上に複数のデータライン(55)と複数のゲートライン(56)が相互に直交するように配置され、間に液晶が注入された二枚のガラス基板により形成される。データライン(55)とゲートライン(56)上のデータは液晶セル(C1c)に供給される。このために、TFTのゲート電極は該複数のゲートライン(56)に接続され、ソース電極は該複数のデータライン(55)に接続される。そしてTFTのドレーン電極は液晶セル(C1c)の画素電極に接続される。

20

【0040】

タイミング・コントローラ(51)は図示しないデジタル・ビデオ・カードから供給されるデジタル・ビデオ・データを再生する。タイミング・コントローラ(51)により再生されたデータ(RGBデータ)は、データ修正部(52)とデータ遅延器(59)に供給される。

【0041】

また、タイミング・コントローラ(51)は、入力された水平/垂直同期信号(HV)を利用して、ドットクロック(Dclk)、ゲート・スタート・パルス(GSP)、図示しないゲート・シフト・クロック(GSC)、出力イネーブル/ディスエーブル信号のタイミング制御信号と極性の制御信号を生成し、データ・ドライバ(53)とゲート・ドライバ(54)を制御する。ドットクロック(Dclk)と極性制御信号はデータ・ドライバ(63)に供給され、ゲート・スタート・パルス(GSP)とゲート・シフト・クロック(GSC)はゲート・ドライバ(54)に供給される。ここで、タイミング・コントローラ(51)から生成された前記タイミング制御信号と極性の制御信号は、従来の三倍の周波数を有している。このタイミング・コントローラ(51)は、1フレーム期間内に切り換え部(58)のスイッチングを3回行うことができるよう、1フレーム期間内に互いに異なる論理値に変ずるスイッチの制御信号(SW)を発生する。このスイッチの制御信号(SW)は、切り換え部(58)が修正データ(AMデータ)、正常データ(RGB)そしてブラック・データ(BL)を順次選択することができるように、3以上の数を選択することができる少なくとも2ビットに構成される。

30

40

【0042】

ゲート・ドライバ(54)は、タイミング・コントローラ(51)から供給されるゲート・スタート・パルス(GSP)とゲート・シフト・クロック(GSC)にตอบสนองし、スキニングパルス、即ちゲート・ハイパルスを順次発生するシフト・レジスタと、スキニングパルスの電圧を液晶セル(C1c)の駆動に適合するレベルにシフトさせるためのレベル・シフトを含む。このスキニングパルスにตอบสนองして、TFTはターン・オンされる。TFTがターン・オンされる際に、データライン(55)上のビデオ・データは液晶セル(C1c)の画素電極に供給される。ゲート・スタート・パルス(GSP)とゲート・シフト・クロック

50

ク（GSC）は、1フレーム期間内に全画面のスクリーンラインがそれぞれ3回スキャンニングされるように、従来の三倍の周波数を有している。

【0043】

データ・ドライバ（53）には切り換え部（58）から1フレーム期間内に修正データ（AMデータ）、正常データ（RGB）及びブラック・データ（BL）が連続に供給されると共に、タイミング・コントローラ（51）からドットクロック（Dclk）が入力される。このデータ・ドライバ（53）は、ドットクロック（Dclk）により1フレーム期間内に修正データ（AMデータ）、正常データ（RGB）及びブラック・データ（BL）を連続してサンプリングした後に、1ライン分ずつラッチする。このデータ・ドライバ（53）によりラッチされたデータはアナログ・データに変換されてスクリーン期間毎にデータライン（55）に同時に供給される。データ・ドライバ（53）は修正データに対応するガンマ電圧をデータライン（55）に供給することもできる。ここで、ドットクロック（Dclk）は、1フレーム期間内に各液晶セルに修正データ（AMデータ）、正常データ（RGB）及びブラック・データ（BL）が一回ずつ供給されるように、従来の3倍の周波数を有している。

10

【0044】

データ修正部（52）は、図6及び図7に示すように、正常データ（RGB）のグレイスケール値にそれぞれ対応する修正データが登録されたルックアップ・テーブルを参照し、正常データ（RGB）をルックアップ・テーブルに登録された修正データ（AMデータ）に修正する。このデータ修正部（52）は図6のように8ビットのソースデータ（RGB）を8ビットの修正データに修正することができ、ルックアップ・テーブルのメモリの大きさを減らすために、図7のように4ビットの上位ビット（MSB）だけを4ビットの修正データに修正することもできる。

20

【0045】

ブラック電圧発生部（60）は、液晶パネル（57）がバックライトを完全に遮断して表示画面を黒く見せるような電圧に設定したブラック・データ（BL）を発生させる。そのブラック・データ（BL）は切り換え部（58）に供給される。

【0046】

4ビットの上位ビット（MSB）を修正する場合に、ルックアップ・テーブルに登録された修正データを下の表2のように設定することができる。

30

【0047】

【表2】

正常データ(ソースデータ)	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
変造データ	0	2	3	5	6	8	9	10	11	12	13	14	15	15	15	15

【0048】

表2から分かるように、ルックアップ・テーブルの修正データはデータ幅の最大値以内でソース・データのグレイスケールより高いグレイスケール電圧に設定される。

【0049】

本発明による液晶表示装置の駆動装置は、図6及び図7から分かるように、データ修正部（52）にフレーム間のデータを比較する過程がないのでフレームのメモリを必要としない。本発明による液晶表示装置の駆動装置は、データの変化に関係なくソース・データとして入力される正常データ（RGB）の各グレイスケール別に設定された修正データだけが保存されるので、表2のようにルックアップ・テーブルのメモリの大きさが小さくなる。

40

【0050】

切り換え部（58）はタイミング・コントローラ（51）からのスイッチ制御信号（SW）に応答して、1フレーム期間内に修正データ（AMデータ）と正常データ（RGB）及びブラック・データ（BL）を順次データ・ドライバ（53）に供給する。

50

## 【0051】

データ遅延器(59)は、修正データ(AMデータ)が液晶パネル(57)に供給される間に正常データ(RGB)を遅延させる役割を果たす。

## 【0052】

本発明の第1実施例による液晶表示装置の駆動装置及び方法において、液晶パネル(57)に供給される電圧と輝度の変化の一例を図8に示す。

## 【0053】

図8に示すように、1フレーム期間は第1乃至第3サブフレーム(SF1乃至SF3)に分けられる。第1乃至第3サブフレーム(SF1乃至SF3)のそれぞれの期間は一フレーム期間内に適切に調整されることができる。例えば、第1乃至第3サブフレーム(SF1乃至SF3)のそれぞれの期間は1フレーム期間の1/3に設定されることができる。

10

## 【0054】

図8において、「VD」は正常データ電圧であり、その電圧により変化する輝度は「BL」である。「MVD」は従来の高速駆動方式により修正されたデータ電圧であり、その電圧により変化する輝度は「MBL」である。そして「AMVD」は本発明の第1実施例による液晶表示装置の駆動方法及び装置により修正されたデータ電圧であり、その電圧により変化する輝度は「AMBL」である。

## 【0055】

第1サブフレーム(SF1)では、データ修正部(52)により修正された修正データ(AMデータ)が液晶パネル(57)に供給される。この第1サブフレーム(SF1)の次に設定された第2サブフレーム(SF2)では、修正されない正常データ(RGB)が液晶パネル(57)に供給される。フレームの最後に配置された第3サブフレーム(SF3)は停止期間に設定される。この第3サブフレーム(SF3)にはブラック電圧発生部(60)からブラック・データ(BL)が液晶パネル(57)に供給される。第3サブフレーム(SF3)の停止期間は、既存の陰極線管と同様に、データ電圧が維持されないようにすることで動画の再現の際にモーション・ブラリングが表れなくする。

20

## 【0056】

第1サブフレーム(SF1)における修正データの電圧は正常データの電圧より大きいため、正常データに比べて液晶セルに印加される実効電圧が大きくなる。従って、各フレームの初期に液晶セルの輝度は望む水準まで到達するようになる。この輝度は第2サブフレーム(SF2)まで維持される。第3サブフレーム(SF3)の輝度はブラック・データの電圧により第3サブフレーム(SF3)の期間内に漸進的に最低の輝度まで落ちる。

30

## 【0057】

図8から分かるように、本発明による液晶表示装置の駆動方法及び装置は、1フレーム期間の後期に設定された停止期間によりデータ電圧がいつもブラックからホワイトまたは任意のグレイスケールレベル(正常データ又は修正データ)に変化する。従って、修正データ(AMデータ)の電圧レベルは高速駆動のデータ修正の原理により表2のように正常データ(RGB)の電圧レベルより高く設定される。

## 【0058】

図9は本発明の第2実施例による液晶表示装置の駆動方法及び装置を表す。

40

## 【0059】

図9に示すように、本発明の第2実施例による液晶表示装置の駆動装置は、データライン(95)とゲートライン(96)が交差しており、その交差部に液晶セル(C1c)を駆動するためのTFTが形成された液晶パネル(97)と、液晶パネル(97)のデータライン(55)にデータを供給するためのデータドライバ(93)と、液晶パネル(97)のゲートライン(96)にスキヤニングパルスを提供するためのゲート・ドライバ(94)と、デジタル・ビデオ・データと同期信号(HV)が供給されるタイミング・コントローラ(91)と、タイミング・コントローラ(91)とデータ・ドライバ(93)の間に接続されて入力データ(RGB)を修正するためのデータ修正部(92)と、ブラック・データ(BL)を発生するためのブラック電圧発生部(99)と、データ修正部(92)

50

とデータ・ドライバ(93)の間に接続されて修正データ(AMデータ)とブラック・データ(BL)のいずれか一つを選択するための切り換え部(98)とを具備する。

【0060】

液晶パネル(97)は図5に示されたものと実質的に同一の構成を有する。

【0061】

タイミング・コントローラ(91)は、図示しないデジタル・ビデオ・カードから供給されるデジタル・ビデオ・データを再生する。タイミング・コントローラ(91)により再生されたデータ(RGB)はデータ修正部(92)に供給される。

【0062】

また、タイミング・コントローラ(91)は、入力された水平/垂直同期信号(HV)を利用してドットクロック(Dclk)、ゲート・スタート・パルス(GSP)、図示しないゲート・シフト・クロック(GSC)、出力可/不可信号のタイミング制御信号と極性の制御信号を生成し、データ・ドライバ(93)とゲート・ドライバ(94)を制御する。ドットクロック(Dclk)と極性制御信号はデータ・ドライバ(93)に供給され、ゲート・スタート・パルス(GSP)とゲート・シフト・クロック(GSC)はゲート・ドライバ(94)に供給される。ここで、タイミング・コントローラ(91)から生成された前記タイミング制御信号と極性の制御信号は、従来の二倍の周波数を有している。このタイミング・コントローラ(91)は、1フレーム期間内に切り換え部(98)のスイッチングを2回行うことができるように、1フレーム期間内に論理値に反転される、例えば既存の垂直同期信号(V)の1/2の周期に論理値が反転するスイッチの制御信号(SW)を発生することができる。このスイッチの制御信号(SW)は補値ビットにも構成することができる。

【0063】

ゲート・ドライバ(94)は、タイミング・コントローラ(91)から供給されるゲート・スタート・パルス(GSP)とゲート・シフト・クロック(GSC)にตอบสนองして、スキャンパルス、即ちゲート・ハイパルスを順次発生するシフト・レジスタと、スキャンパルスの電圧を液晶セル(Clc)の駆動に適合したレベルにシフトさせるためのレベル・シフトを含む。このスキャンパルスにตอบสนองしてTF Tはターン・オンされる。TF Tがターン・オンされる際に、データライン(95)上のビデオ・データは液晶セル(Clc)の画素電極に供給される。ゲート・スタート・パルス(GSP)とゲート・シフト・クロック(GSC)は1フレーム期間内に全画面のスキャンラインをそれぞれ二回スキャンニングできるように従来2倍の周波数を有している。

【0064】

データ・ドライバ(93)には切り換え部(98)から1フレーム期間内に修正データ(AMデータ)とブラック・データ(BL)が連続して供給されると共に、タイミング・コントローラ(91)からドットクロック(Dclk)が入力される。このデータ・ドライバ(93)は、ドットクロック(Dclk)により1フレーム期間内に修正データ(AMデータ)とブラック・データ(BL)を連続してサンプリングした後に、1ライン分ずつラッチする。このデータ・ドライバ(93)によりラッチされたデータは、アナログ・データに変換されてスキャン期間毎にデータライン(95)に同時に供給される。データ・ドライバ(93)は修正データに対応するガンマ電圧をデータライン(95)に供給することもできる。ここで、ドットクロック(Dclk)は、1フレーム期間内に各液晶セルに修正データ(AMデータ)及びブラック・データ(BL)が1回ずつ供給されるように、従来比2倍の周波数を有している。

【0065】

データ修正部(92)は、図6及び図7に示すように、正常データ(RGB)のグレイスケール値にそれぞれ対応する修正データが登録されたルックアップ・テーブルを参照し、正常データ(RGB)をルックアップ・テーブルに登録された修正データ(AMデータ)に修正する。

【0066】

10

20

30

40

50

4ビットの上位ビット(MSB)を修正する場合に、ルックアップ・テーブルに登録された修正データを表2のように設定することができる。

【0067】

ブラック電圧発生部(99)は、液晶パネル(97)がバックライトを完全に遮断して表示画面を黒く見せるような電圧に設定したブラック・データ(BL)を発生する。そのブラック・データ(BL)は切り換え部(98)に供給される。

【0068】

切り換え部(98)はタイミング・コントローラ(91)からのスイッチ制御信号(SW)にตอบสนองして、1フレーム期間内に修正データ(AMデータ)とブラック・データ(BL)を順次データ・ドライバ(93)に供給する。

【0069】

本発明の第2実施例による液晶表示装置の駆動装置及び方法において、液晶パネル(97)に供給される電圧と輝度の変化の一例を図10に示す。

【0070】

図10に示すように、1フレーム期間は第1及び第2サブフレーム(SF1、SF2)に分けられる。第1及び第2サブフレーム(SF1、SF2)のそれぞれの期間を、1フレーム期間内で適切に調整することができる。例えば、第1及び第2サブフレーム(SF1、SF2)それぞれの期間を、1フレーム期間の1/2に設定することができる。

【0071】

第1サブフレーム(SF1)では、データ修正部(92)により修正された修正データ(AMデータ)が液晶パネル(97)に供給される。この第1サブフレーム(SF1)の次に設定された第2サブフレーム(SF2)は停止期間に設定される。従って、第2サブフレーム(SF2)では、ブラック電圧発生部(99)からのブラック・データ(BL)が液晶パネル(97)に供給される。第2サブフレーム(SF2)によりモーション・ブラーリングが表れなくなる。

【0072】

【発明の効果】

上述したように、本発明による液晶表示装置の駆動方法及び装置は、フレームの初期に修正データを液晶パネルに供給した後、正常のデータとブラックデータを順次液晶パネルに供給するか修正データとブラックデータを順次液晶パネルに供給することにより、動画のモーション・ブラーリングを最小化する。その結果、本発明による液晶表示装置の駆動方法及び装置は、動画の画質を向上させる。

【0073】

以上説明した内容を通し、当業者であれば本発明の技術思想の範囲で、多様な変更及び修正が可能であることが分かる。従って、本発明の技術的な範囲は、明細書の詳細な説明に記載された内容に限定されず特許請求の範囲によって定められるべきである。

【図面の簡単な説明】

【図1】 図1は通常の液晶表示装置においてデータによる輝度変化を表す波形図である。

【図2】 図2は従来的高速駆動方法においてデータ修正による輝度変化の一例を表す波形図である。

【図3】 図3は8ビットのデータに適用された従来的高速駆動方法を表す図面である。

【図4】 図4は従来的高速の駆動装置を表すブロック図である。

【図5】 図5は本発明の第1実施例による液晶表示装置の駆動装置を表すブロック図である。

【図6】 図6は図5に図示されたデータ修正部の第1実施例を表すブロック図である。

【図7】 図7は図5に図示されたデータ修正部の第2実施例を表すブロック図である。

【図8】 図8は従来的高速駆動及び正常駆動と対比させて本発明の第1実施例による修正データと輝度を表すグラフである。

【図9】 図9は本発明の第2実施例による液晶表示装置の駆動装置を表すブロック図で

10

20

30

40

50

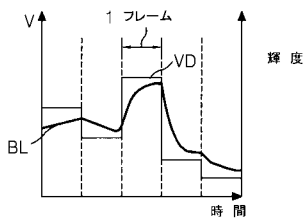
ある。

【図10】 図10は従来の高速駆動及び正常駆動と対比させて本発明の第2実施例による修正データと輝度を表すグラフである。

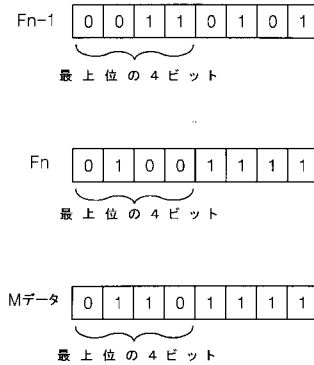
【符号の説明】

- 51、91：タイミング・コントローラ
- 52、92：データ修正部
- 53、93：データ・ドライバ
- 54、94：ゲート・ドライバ
- 55、95：データライン
- 56、96：ゲートライン
- 57、97：液晶パネル
- 58、98：切り換え部
- 59：データ遅延器
- 60、99：ブラック電圧発生部

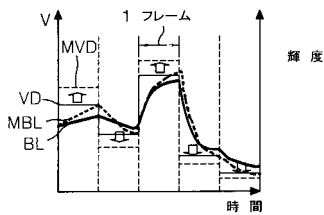
【図1】



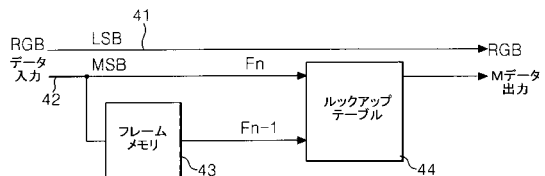
【図3】



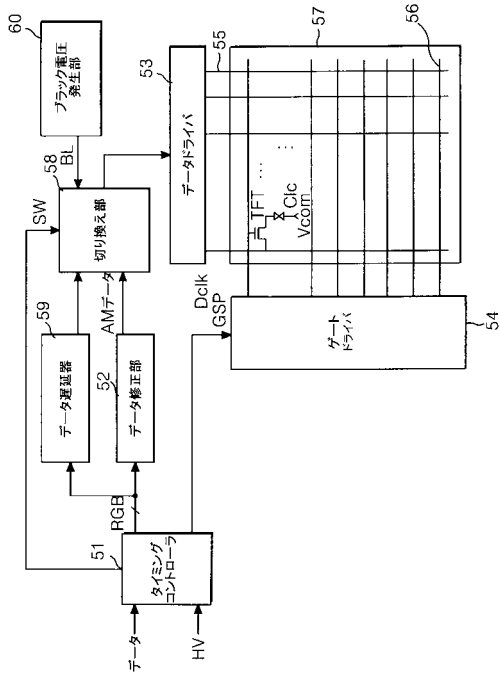
【図2】



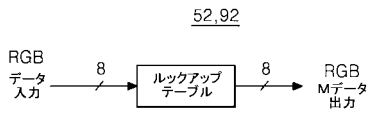
【図4】



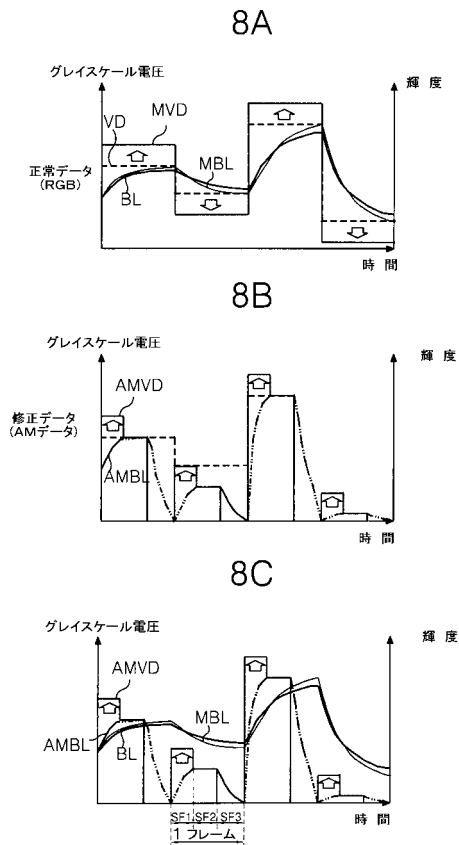
【図5】



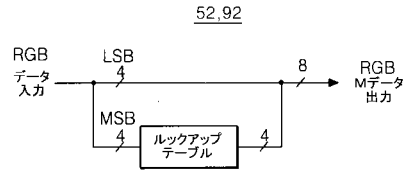
【図6】



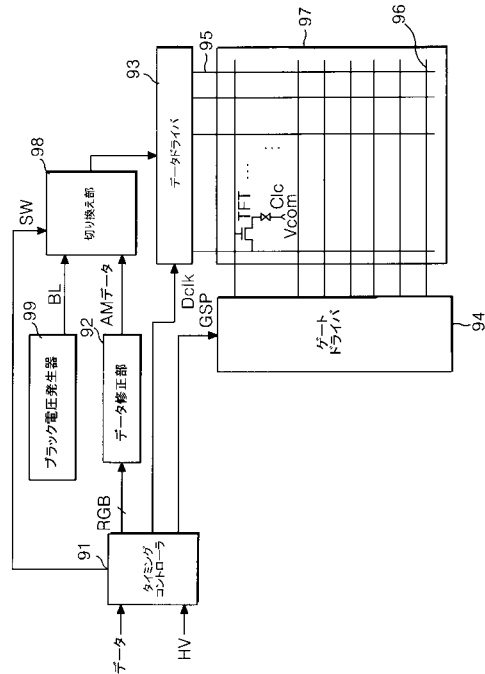
【図8】



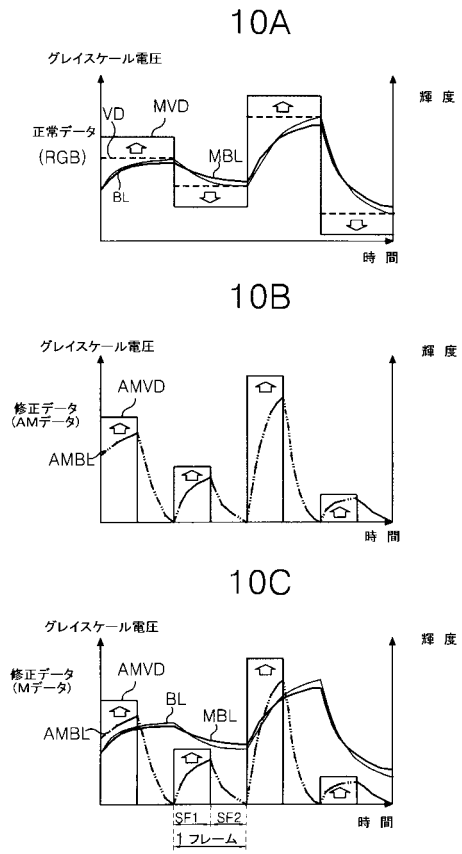
【図7】



【図9】



【図10】



---

フロントページの続き

(51)Int.Cl.

F I

G 0 9 G	3/20	6 4 1 K
G 0 9 G	3/20	6 4 1 P
G 0 9 G	3/20	6 4 1 R
G 0 9 G	3/20	6 4 2 L
G 0 9 G	3/20	6 6 0 V

(56)参考文献 特開平3 - 2 5 1 8 1 8 ( J P , A )  
特開平4 - 3 1 8 5 9 5 ( J P , A )  
特開2 0 0 0 - 2 5 9 1 3 0 ( J P , A )  
特開2 0 0 1 - 6 0 0 7 8 ( J P , A )  
特開平1 1 - 1 2 6 0 5 0 ( J P , A )  
特開2 0 0 0 - 1 2 2 5 9 6 ( J P , A )  
特開2 0 0 0 - 2 5 1 9 2 9 ( J P , A )  
特開2 0 0 1 - 1 6 6 2 8 0 ( J P , A )

(58)調査した分野(Int.Cl. , D B 名)

G09G 3/20-3/38

专利名称(译)	用于驱动液晶显示装置的方法和设备		
公开(公告)号	<a href="#">JP4303919B2</a>	公开(公告)日	2009-07-29
申请号	JP2002172379	申请日	2002-06-13
[标]申请(专利权)人(译)	乐金显示有限公司		
申请(专利权)人(译)	Eruji飞利浦杜迪股份有限公司		
当前申请(专利权)人(译)	Eruji显示有限公司		
[标]发明人	ハムヨンスン		
发明人	ハム, ヨン スン		
IPC分类号	G09G3/36 G09G3/20 G02F1/133		
CPC分类号	G09G3/3648 G09G2320/0261 G09G2320/0285		
FI分类号	G09G3/36 G09G3/20.621.F G09G3/20.631.V G09G3/20.641.C G09G3/20.641.E G09G3/20.641.K G09G3/20.641.P G09G3/20.641.R G09G3/20.642.L G09G3/20.660.V G02F1/133.550 G09G3/20.631.R		
F-TERM分类号	2H093/NA16 2H093/NC13 2H093/NC16 2H093/NC34 2H093/ND04 2H093/ND20 2H093/ND34 2H193/ZA04 2H193/ZE02 5C006/AA01 5C006/AA14 5C006/AA16 5C006/AA17 5C006/AA22 5C006/AC11 5C006/AC28 5C006/AF03 5C006/AF04 5C006/AF06 5C006/AF11 5C006/AF44 5C006/AF46 5C006/AF52 5C006/AF71 5C006/AF73 5C006/BB16 5C006/BC12 5C006/BC16 5C006/BF02 5C006/BF03 5C006/BF07 5C006/BF08 5C006/BF27 5C006/BF42 5C006/FA12 5C006/FA14 5C006/FA16 5C006/FA22 5C006/FA25 5C006/FA29 5C006/FA54 5C006/FA56 5C080/AA10 5C080/BB05 5C080/CC03 5C080/DD02 5C080/DD05 5C080/DD08 5C080/EE19 5C080/EE29 5C080/EE30 5C080/FF03 5C080/FF11 5C080/GG08 5C080/GG12 5C080/GG15 5C080/GG17 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C080/KK02		
审查员(译)	小川博		
优先权	1020010054128 2001-09-04 KR		
其他公开文献	JP2003084739A		
外部链接	<a href="#">Espacenet</a>		

摘要(译)

类型代码：A1本发明涉及一种液晶显示装置，更具体地说，涉及一种用于驱动具有改善的图像质量的液晶显示装置的方法和装置。根据本发明的用于驱动液晶显示装置的方法和装置使用预设的校正数据修改源数据，并在帧的开始处将修改的源数据提供给显示面板。并且提供其电压电平被设置的黑色数据，使得屏幕至少在帧的剩余时段的一部分中显示为黑色到显示面板。另外，根据本发明的液晶显示装置的驱动方法和装置在校正数据和黑色数据之间将源数据提供给显示面板。

$$\tau_1 = \frac{\gamma d^2}{K}$$