

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2009-103821

(P2009-103821A)

(43) 公開日 平成21年5月14日(2009.5.14)

(51) Int.Cl.	F I	テーマコード (参考)
<b>G02F 1/137 (2006.01)</b>	G02F 1/137 500	2H088
<b>G02F 1/133 (2006.01)</b>	G02F 1/133 580	2H089
<b>G02F 1/1333 (2006.01)</b>	G02F 1/1333	2H093
		2H189

審査請求 未請求 請求項の数 8 O L (全 17 頁)

(21) 出願番号	特願2007-274083 (P2007-274083)	(71) 出願人	000005049
(22) 出願日	平成19年10月22日 (2007.10.22)		シャープ株式会社
			大阪府大阪市阿倍野区長池町22番22号
		(74) 代理人	100077931
			弁理士 前田 弘
		(74) 代理人	100113262
			弁理士 竹内 祐二
		(72) 発明者	新 隆志
			大阪府大阪市阿倍野区長池町22番22号
			シャープ株式会社内
		Fターム(参考)	2H088 EA02 GA03 HA06 MA16 MA20
			2H089 HA32 QA13 QA16 RA11 TA07
			UA09
			2H093 NA26 NC50 NC55 ND14 ND17
			ND39
			最終頁に続く

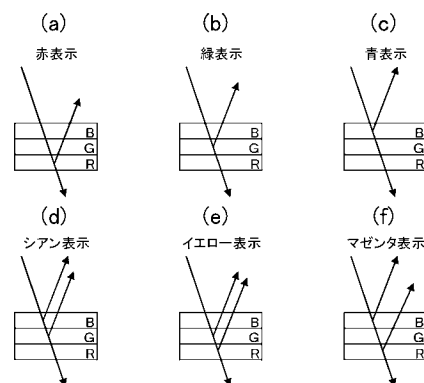
(54) 【発明の名称】 液晶ディスプレイ、表示方法、表示プログラム及び記憶媒体

## (57) 【要約】

【課題】 反射表示及び透過表示のいずれの表示モードであっても、消費電力量を良好に抑制する

【解決手段】 液晶ディスプレイ20は、異なる色の光をそれぞれ選択反射するコレステリック液晶表示素子17、18、19と、表示用データを与える駆動回路22と、外部環境の明暗の移行を検知する光検知部23と、光検知部23の検出結果に基づいて、プレーナ状態であるコレステリック液晶表示素子17、18、19の画素がフォーカルコニック状態に、また、フォーカルコニック状態であるコレステリック液晶表示素子17、18、19の画素がプレーナ状態にそれぞれ遷移するように駆動回路22を制御する制御回路24と、を備える。

【選択図】 図3



**【特許請求の範囲】****【請求項 1】**

異なる色の光をそれぞれ選択反射するコレステリック液晶表示素子と、  
前記コレステリック液晶表示素子に表示用データを与える駆動部と、  
外部環境の明から暗への移行及び暗から明への移行を検知する光検知部と、  
前記光検知部の検出結果に基づいて、プレーナ状態である前記コレステリック液晶表示素子の画素がフォーカルコニック状態に、また、フォーカルコニック状態である前記コレステリック液晶表示素子の画素がプレーナ状態にそれぞれ遷移するように前記駆動部を制御する制御部と、  
を備えた液晶ディスプレイ。

10

**【請求項 2】**

異なる色の光をそれぞれ選択反射するコレステリック液晶表示素子と、  
前記コレステリック液晶表示素子に表示用データを与える駆動部と、  
日時をカウントする時計部と、外部環境の明から暗への移行日時と暗から明への移行日時を記憶する記憶部と、前記時計部でカウントされている日時と前記記憶部に記憶されている移行日時とを比較して判定結果を出力する比較判定部と、を備えるカウンタ部と、  
前記カウンタ部の判定結果に基づいて、プレーナ状態である前記コレステリック液晶表示素子の画素がフォーカルコニック状態に、また、フォーカルコニック状態である前記コレステリック液晶表示素子の画素がプレーナ状態にそれぞれ遷移するように前記駆動部を制御する制御部と、  
を備えた液晶ディスプレイ。

20

**【請求項 3】**

請求項 1 又は 2 に記載された液晶ディスプレイにおいて、  
前記コレステリック液晶表示素子の表示データを記憶する表示データ記憶部をさらに備えた液晶ディスプレイ。

**【請求項 4】**

請求項 1 から 3 のいずれか 1 項に記載の液晶ディスプレイにおける表示方法であって、  
プレーナ状態である前記コレステリック液晶表示素子の画素がフォーカルコニック状態に、また、フォーカルコニック状態である前記コレステリック液晶表示素子の画素がプレーナ状態にそれぞれ遷移するように前記駆動部を制御する第 1 ステップと、  
前記第 1 ステップで前記駆動部を制御することにより生成された表示用データを前記コレステリック液晶表示素子に表示する第 2 ステップと、  
を備えた表示方法。

30

**【請求項 5】**

請求項 4 に記載された表示方法において、  
前記第 1 ステップにおける画素の状態に対応する表示モード情報を前記コレステリック液晶表示素子に表示する第 3 ステップをさらに備えた表示方法。

**【請求項 6】**

請求項 5 に記載された表示方法において、  
前記液晶ディスプレイの前記表示モード情報が表示される部位に所定の入力操作を行うことで、プレーナ状態である前記コレステリック液晶表示素子の画素がフォーカルコニック状態に、また、フォーカルコニック状態である前記コレステリック液晶表示素子の画素がプレーナ状態にそれぞれ遷移するように前記駆動部を制御する第 4 ステップと、  
前記第 4 ステップで前記駆動部を制御することにより生成された表示用データを前記コレステリック液晶表示素子に表示する第 5 ステップと、  
をさらに備えた表示方法。

40

**【請求項 7】**

請求項 4 から 6 のいずれか 1 項に記載された表示方法をコンピュータに実行させるための表示プログラム。

**【請求項 8】**

50

請求項 7 に記載された表示プログラムを記憶したコンピュータ読取可能な記憶媒体。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、液晶ディスプレイ、表示方法、表示プログラム及び記憶媒体に関する。

【背景技術】

【0002】

反射型による表示と透過型による表示とを行うことが可能なメモリー性液晶ディスプレイに関する技術が、例えば、特許文献 1 に開示されている。特許文献 1 に開示された従来のメモリー性液晶ディスプレイは、図 10 に示すように、透明電極 8 1 及び 8 3 の間に液晶層 8 2 が配置される液晶表示器 8 4 を備えている。透明電極 8 1 の表示面側には、吸収型カラーフィルタ 8 5 と、吸収型カラーフィルタ 8 5 を指示するカラーフィルタ基板 8 6、位相差板 8 7、偏光板 8 8 および光散乱板 8 9 が配置されている。透明電極 8 3 の背面側には、透過反射層であるコレステリック液晶層 9 0、TFT 基板 9 1、位相差板 9 2 および偏光板 9 3 が配置されている。偏光板 9 3 のさらに外部には照明装置 9 4 が配置される。

【0003】

次に、反射型として用いる場合のメモリー性液晶ディスプレイの表示態様を説明する。図 10 のカラーフィルタ基板 8 6 上には、シアン、マゼンタおよびイエローの 3 色の光を透過する吸収型カラーフィルタ 8 5 が形成されている。吸収型カラーフィルタ 8 5 のうち、シアンの光を透過する吸収型カラーフィルタ 8 5 C から入るシアン色の光は、TFT 基板の青の光を反射し、それ以外の色の光は透過するコレステリック液晶層 9 0 B によって、青色光となって出射される。マゼンタの光を透過する吸収型カラーフィルタ 8 5 M から入るマゼンタ色の光は、赤の光を反射し、それ以外の色の光は透過するコレステリック液晶層 9 0 R によって、赤色光となって出射される。イエローの光を透過する吸収型カラーフィルタ 8 5 Y から入るイエロー色の光は、緑の光を反射し、それ以外の色の光は透過するコレステリック液晶層 9 0 G によって、緑色光となって出射される。このように、メモリー性液晶ディスプレイは、反射型で RGB の表示が可能となる。

【0004】

さらに、透過型として用いる場合のメモリー性液晶ディスプレイの表示態様を説明する。青の光を反射してそれ以外の色の光は透過するコレステリック液晶層 9 0 B を透過したイエローの光は、シアンの光を透過する吸収型カラーフィルタ 8 5 C を通過する際に緑色光が選択されて出射される。赤の光を反射してそれ以外の色の光は透過するコレステリック液晶層 9 0 R を透過するシアンの光は、マゼンタの色の光を透過する吸収型カラーフィルタ 8 5 M を通過する際に、青色光が選択されて出射される。緑の色の光を反射してそれ以外の反射の光は透過するコレステリック液晶層 9 0 G を透過するマゼンタの光は、イエローの色の光を透過する吸収型カラーフィルタ 8 5 Y を通過する際に、赤色光が選択されて出射される。このように、メモリー性液晶ディスプレイは、透過型で RGB の表示が可能となる。

【0005】

上述のように、特許文献 1 に開示されたようなメモリー性液晶ディスプレイを用いることにより、反射表示のみならず透過表示が可能となる。

【特許文献 1】特開 2000 - 275631 号公報

【発明の開示】

【発明が解決しようとする課題】

【0006】

しかしながら、上述のメモリー性液晶ディスプレイは、反射表示及び透過表示のいずれの場合においても、液晶表示器 8 4 を駆動させなければならない。また、印加電圧をオフ

にしても所望の表示を持続するプレーナ状態でコレステリック液晶層 90 を使用しているが、メモリー性液晶ディスプレイとしての消費電力の低減は困難であった。

【0007】

本発明は上記の課題を鑑みてなされたものであり、その目的とするところは、反射表示及び透過表示のいずれの表示モードであっても、消費電力量を良好に抑制する液晶ディスプレイ、表示方法、表示プログラム及び記憶媒体を提供することである。

【課題を解決するための手段】

【0008】

本発明に係る液晶ディスプレイは、異なる色の光をそれぞれ選択反射するコレステリック液晶表示素子と、コレステリック液晶表示素子に表示用データを与える駆動部と、外部環境の明から暗への移行及び暗から明への移行を検知する光検知部と、光検知部の検出結果に基づいて、プレーナ状態であるコレステリック液晶表示素子の画素がフォーカルコニック状態に、また、フォーカルコニック状態であるコレステリック液晶表示素子の画素がプレーナ状態にそれぞれ遷移するように駆動部を制御する制御部と、を備えたことを特徴とする。

10

【0009】

このような構成によれば、反射表示及び透過表示を行う場合、コレステリック液晶表示素子の画素は印加電圧をオフにしても所望の状態を持続するプレーナ状態又はフォーカルコニック状態となっている。このため、消費電力量を良好に抑制することができる。

【0010】

20

また、本発明に係る液晶ディスプレイは、異なる色の光をそれぞれ選択反射するコレステリック液晶表示素子と、コレステリック液晶表示素子に表示用データを与える駆動部と、日時をカウントする時計部と、外部環境の明から暗への移行日時と暗から明への移行日時を記憶する記憶部と、時計部でカウントされている日時と記憶部に記憶されている移行日時とを比較して判定結果を出力する比較判定部と、を備えるカウンタ部と、カウンタ部の判定結果に基づいて、プレーナ状態であるコレステリック液晶表示素子の画素がフォーカルコニック状態に、また、フォーカルコニック状態であるコレステリック液晶表示素子の画素がプレーナ状態にそれぞれ遷移するように駆動部を制御する制御部と、を備えたことを特徴とする。

【0011】

30

このような構成によれば、反射表示及び透過表示を行う場合、コレステリック液晶層の画素は印加電圧をオフにしても所望の状態を持続するプレーナ状態又はフォーカルコニック状態となっている。このため、消費電力量を良好に抑制することができる。

【0012】

また、本発明に係るディスプレイは、コレステリック液晶表示素子の表示データを記憶する表示データ記憶部をさらに備えてもよい。

【0013】

このような構成によれば、ディスプレイに備わる表示データ記憶部が記憶する表示データを基に、反射表示と透過表示のそれぞれに適した制御を行うことが可能となる。このため、ディスプレイの外部より表示データを読み込む必要がなくなり、反射表示と透過表示との切替をスムーズに行うことが可能となる。

40

【0014】

本発明に係る表示方法は、上述の液晶ディスプレイにおける表示方法であって、プレーナ状態であるコレステリック液晶表示素子の画素がフォーカルコニック状態に、また、フォーカルコニック状態であるコレステリック液晶表示素子の画素がプレーナ状態にそれぞれ遷移するように駆動部を制御する第1ステップと、第1ステップで駆動部を制御することにより生成された表示用データをコレステリック液晶表示素子に表示する第2ステップと、を備えたことを特徴とする。さらに、本発明に係る表示プログラムは、前記表示方法をコンピュータに実行させるためのものであり、本発明に係るコンピュータ読取可能な記憶媒体は、当該表示プログラムを記憶したものである。

50

## 【 0 0 1 5 】

このような構成によれば、コレステリック液晶層の画素は印加電圧をオフにしても所望の状態を持続するプレーナ状態又はフォーカルコニック状態となっている。このため、消費電力量を良好に抑制することができる。

## 【 0 0 1 6 】

また、本発明に係る表示方法は、第 1 ステップにおける画素の状態に対応する表示モード情報をコレステリック液晶表示素子に表示する第 3 ステップをさらに備えてもよい。さらに、本発明に係る表示プログラムは、前記表示方法をコンピュータに実行させるためのものであってもよく、本発明に係るコンピュータ読取可能な記憶媒体は、当該表示プログラムを記憶したものであってもよい。

10

## 【 0 0 1 7 】

このような構成によれば、現在のディスプレイの表示状態が反射表示又は透過表示のいずれであるのかを容易に判別することができる。

## 【 0 0 1 8 】

また、本発明に係る表示方法は、液晶ディスプレイの表示モード情報が表示される部位に所定の入力操作を行うことで、プレーナ状態であるコレステリック液晶表示素子の画素がフォーカルコニック状態に、また、フォーカルコニック状態であるコレステリック液晶表示素子の画素がプレーナ状態にそれぞれ遷移するように駆動部を制御する第 4 ステップと、第 4 ステップで駆動部を制御することにより生成された表示用データをコレステリック液晶表示素子に表示する第 5 ステップと、をさらに備えてもよい。さらに、本発明に係る表示プログラムは、前記表示方法をコンピュータに実行させるためのものであってもよく、本発明に係るコンピュータ読取可能な記憶媒体は、当該表示プログラムを記憶したものであってもよい。

20

## 【 0 0 1 9 】

このような構成によれば、ディスプレイの表示状態をユーザーが任意に設定でき、利便性が向上する。

## 【 発明の効果 】

## 【 0 0 2 0 】

本発明によれば、反射表示及び透過表示のいずれの表示モードであっても、消費電力量を良好に抑制する液晶ディスプレイ、表示方法、表示プログラム及び記憶媒体を提供することができる。

30

## 【 発明を実施するための最良の形態 】

## 【 0 0 2 1 】

以下、本発明の実施形態について図を用いて詳細に説明するが、本発明はこれらに限定されるものではない。

## 【 0 0 2 2 】

( 第 1 の実施形態 )

本発明の第 1 の実施形態を、図を用いて詳細に説明する。

## 【 0 0 2 3 】

図 1 , 2 に示すように、本実施形態に係る液晶ディスプレイ 2 0 は、外部環境の明から暗への移行と暗から明への移行を検知する光検知部 2 3 と、青色用、緑色用、赤色用の各コレステリック液晶表示素子 1 7 , 1 8 , 1 9 と、コレステリック液晶表示素子 1 7 , 1 8 , 1 9 に光を照射する光源 1 6 と、コレステリック液晶表示素子 1 7 上に設けられた入カインターフェイス 3 0 と、を備える表示装置 2 1 と、表示装置 2 1 に表示用データを与える駆動回路 ( 駆動部 ) 2 2 と、光検知部 2 3 の検出結果に基づいて、プレーナ状態であるコレステリック液晶表示素子 1 7 , 1 8 , 1 9 の画素がフォーカルコニック状態に、また、フォーカルコニック状態である画素がプレーナ状態にそれぞれ遷移するように駆動回路 2 2 を制御する制御回路 ( 制御部 ) 2 4 と、を備えている。

40

## 【 0 0 2 4 】

表示装置 2 1 の構成を、図 2 に基づいて説明する。表示装置 2 1 は、表示面側から順に

50

積層された、B（青）色光を選択的に反射可能な青色用コレステリック液晶表示素子 17 と、G（緑）色光を選択的に反射可能な緑色用コレステリック液晶表示素子 18 と、R（赤）色光を選択的に反射可能な赤色用コレステリック液晶表示素子 19 と、を備えている。

#### 【0025】

青色用コレステリック液晶表示素子 17 は、図示しないスペーサを介して互いに対向する上側透明基板 1 及び下側透明基板 5 と、上側透明基板 1 にストライプ状に形成された上側電極 2 と、下側透明基板 5 にストライプ状に形成された下側電極 4、上側及び下側透明基板 1, 5 の間に挟持された、青色光を選択的に反射可能なコレステリック液晶 3 とを備えている。緑色用コレステリック液晶表示素子 18 及び赤色用コレステリック液晶表示素子 19 についても、青色用コレステリック液晶表示素子 17 と同様の構成となっており、それぞれ図示しないスペーサを介して互いに対向する上側透明基板 6, 11 及び下側透明基板 10, 15 と、上側透明基板 6, 11 にストライプ状に形成された上側電極 7, 12 と、下側透明基板 10, 15 にストライプ状に形成された下側電極 9, 14 と、を備えている。また、緑色用コレステリック液晶表示素子 18 には、上側及び下側透明基板 6, 10 の間に挟持された、緑色光を選択的に反射可能なコレステリック液晶 8 が設けられている。赤色用コレステリック液晶表示素子 19 には、上側及び下側透明基板 11, 15 の間に挟持された、赤色光を選択的に反射可能なコレステリック液晶 13 が設けられている。

10

#### 【0026】

光源 16 は、赤色用コレステリック液晶表示素子 19 の下側の透明基板 15 に対向するように配置されている。光源 16 としては、LED、蛍光管、EL 又は蓄光板の少なくとも一つで構成することができる。

20

#### 【0027】

<表示モード>

次に、液晶ディスプレイ 20 の表示モードについて図を用いて詳細に説明する。

#### 【0028】

液晶ディスプレイ 20 は、太陽光や照明光など外部環境より照射される光を用いて表示を行う反射表示モードと、光源 16 より照射される光を用いて表示を行う透過表示モードと、を備えている。反射表示モードでカラー表示を行う原理を図 3 に示す。

30

#### 【0029】

反射表示モードの液晶ディスプレイ 20 で赤色を表示する場合、青色用コレステリック液晶表示素子 17 と緑色用コレステリック液晶表示素子 18 とはフォーカルコニック状態となり、赤色用コレステリック液晶表示素子 19 のみプレーナ状態となる。液晶ディスプレイ 20 に照射される太陽光又は照明光は、図 3 (a) に示すように、フォーカルコニック状態の青色用コレステリック液晶表示素子 17 及び緑色用コレステリック液晶表示素子 18 を透過し、赤色用コレステリック液晶表示素子 19 でのみ選択的に反射されるため、液晶ディスプレイ 20 は赤色に表示される。

#### 【0030】

反射表示モードの液晶ディスプレイ 20 で緑色を表示する場合、青色用コレステリック液晶表示素子 17 と赤色用コレステリック液晶表示素子 19 とはフォーカルコニック状態となり、緑色用コレステリック液晶表示素子 18 のみプレーナ状態となる。液晶ディスプレイ 20 に照射される太陽光又は照明光は、図 3 (b) に示すように、フォーカルコニック状態の青色用コレステリック液晶表示素子 17 を透過し、緑色用コレステリック液晶表示素子 18 でのみ選択的に反射されるため、液晶ディスプレイ 20 は緑色に表示される。

40

#### 【0031】

反射表示モードの液晶ディスプレイ 20 で青色を表示する場合、緑色用コレステリック液晶表示素子 18 と赤色用コレステリック液晶表示素子 19 とはフォーカルコニック状態となり、青色用コレステリック液晶表示素子 17 のみプレーナ状態となる。液晶ディスプレイ 20 に照射される太陽光又は照明光は、図 3 (c) に示すように、青色用コレステリック液晶表示素子 17 でのみ選択的に反射されるため、液晶ディスプレイ 20 は青色に表

50

示される。

【 0 0 3 2 】

反射表示モードの液晶ディスプレイ 20 で白色を表示する場合、3 層のコレステリック液晶表示素子すべてがプレーナ状態となる。液晶ディスプレイ 20 に照射される太陽光又は照明光は、青色用コレステリック液晶表示素子 17 で青色の光が選択的に反射され、緑色用コレステリック液晶表示素子 18 で緑色の光が選択的に反射され、赤色用コレステリック液晶表示素子 19 で赤色の光が選択的に反射されるため、液晶ディスプレイ 20 は白色に表示される。

【 0 0 3 3 】

反射表示モードの液晶ディスプレイ 20 でシアン色を表示する場合、赤色用コレステリック液晶表示素子 19 はフォーカルコニック状態となり、青色用コレステリック液晶表示素子 17 と緑色用コレステリック液晶表示素子 18 とはプレーナ状態となる。液晶ディスプレイ 20 に照射される太陽光又は照明光は、図 3 ( d ) に示すように、青色用コレステリック液晶表示素子 17 で青色の光が選択的に反射される。反射されず透過した光のうち緑色用コレステリック液晶表示素子 18 で緑色の光が選択的に反射されるため、液晶ディスプレイ 20 はシアン色に表示される。

10

【 0 0 3 4 】

反射表示モードの液晶ディスプレイ 20 でイエロー色を表示する場合、青色用コレステリック液晶表示素子 17 はフォーカルコニック状態となり、緑色用コレステリック液晶表示素子 18 と赤色用コレステリック液晶表示素子 19 とはプレーナ状態となる。液晶ディスプレイ 20 に照射される太陽光又は照明光は、図 3 ( e ) に示すように、青色用コレステリック液晶表示素子 17 を透過し、緑色用コレステリック液晶表示素子 18 で緑色の光が選択的に反射される。さらに、反射されず透過した光は赤色用コレステリック液晶表示素子 19 を照射し、赤色の光が選択的に反射される。このため、液晶ディスプレイ 20 はイエロー色に表示される。

20

【 0 0 3 5 】

反射表示モードの液晶ディスプレイ 20 でマゼンタ色を表示する場合、緑色用コレステリック液晶表示素子 18 はフォーカルコニック状態となり、青色用コレステリック液晶表示素子 17 と赤色用コレステリック液晶表示素子 19 とはプレーナ状態となる。液晶ディスプレイ 20 に照射される太陽光又は照明光は、図 3 ( f ) に示すように、青色用コレステリック液晶表示素子 17 で青色の光が選択的に反射され、さらに反射されず透過した光は緑色用コレステリック液晶表示素子 18 も透過し、赤色用コレステリック液晶表示素子 19 に照射される。赤色用コレステリック液晶表示素子 19 では赤色の光が選択的に反射されるため、液晶ディスプレイ 20 はマゼンタ色に表示される。

30

【 0 0 3 6 】

次に、透過表示モードでカラー表示を行う原理を図 4 に示す。透過表示モードの液晶ディスプレイ 20 で赤色を表示する場合、青色用コレステリック液晶表示素子 17 と緑色用コレステリック液晶表示素子 18 とはプレーナ状態となり、赤色用コレステリック液晶表示素子 19 のみフォーカルコニック状態となる。光源 16 からの白色光は、図 4 ( a ) に示すように、緑色用コレステリック液晶表示素子 18 で緑色の光が光源 16 側に選択的に反射され、次に反射されず透過した光は、青色用コレステリック液晶表示素子 17 で青色の光が光源 16 側に選択的に反射される。反射されず青色用コレステリック液晶表示素子 17 を透過した光により液晶ディスプレイ 20 は赤色に表示される。

40

【 0 0 3 7 】

透過表示モードの液晶ディスプレイ 20 で緑色を表示する場合、青色用コレステリック液晶表示素子 17 と赤色用コレステリック液晶表示素子 19 とはプレーナ状態となり、緑色用コレステリック液晶表示素子 18 のみフォーカルコニック状態となる。光源 16 からの白色光は、図 4 ( b ) に示すように、赤色用コレステリック液晶表示素子 19 で赤色の光が光源 16 側に選択的に反射され、次に反射されず透過した光は緑色用コレステリック液晶表示素子 18 を透過し、青色用コレステリック液晶表示素子 17 で青色の光が光源 1

50

6 側に選択的に反射される。反射されず青色用コレステリック液晶表示素子 17 を透過した光により液晶ディスプレイ 20 は緑色に表示される。

【0038】

透過表示モードの液晶ディスプレイ 20 で青色を表示する場合、緑色用コレステリック液晶表示素子 18 と赤色用コレステリック液晶表示素子 19 とはプレーナ状態となり、青色用コレステリック液晶表示素子 17 のみフォーカルコニック状態となる。光源 16 からの白色光は、図 4 (c) に示すように、赤色用コレステリック液晶表示素子 19 で赤色の光が光源 16 側に選択的に反射され、次に反射されず透過した光は、緑色用コレステリック液晶表示素子 18 で緑色の光が光源 16 側に選択的に反射される。次に反射されず透過した光は青色用コレステリック液晶表示素子 17 を透過し液晶ディスプレイ 20 は青色に表示される。

10

【0039】

透過表示モードの液晶ディスプレイ 20 で白色を表示する場合、3 層のコレステリック液晶表示素子すべてがフォーカルコニック状態となる。このため、光源 16 からの白色光は 3 層を透過し、液晶ディスプレイ 20 は白色に表示される。

【0040】

透過表示モードの液晶ディスプレイ 20 でシアン色を表示する場合、赤色用コレステリック液晶表示素子 19 はプレーナ状態となり、青色用コレステリック液晶表示素子 17 と緑色用コレステリック液晶表示素子 18 とがフォーカルコニック状態となる。光源 16 からの白色光は、図 4 (d) に示すように、赤色用コレステリック液晶表示素子 19 で赤色の光が光源 16 側に選択的に反射され、次に反射されず透過した光は緑色用コレステリック液晶表示素子 18 と青色用コレステリック液晶表示素子 17 を透過し、液晶ディスプレイ 20 液晶素子はシアン色に表示される。

20

【0041】

透過表示モードの液晶ディスプレイ 20 でイエロー色を表示する場合、青色用コレステリック液晶表示素子 17 はプレーナ状態となり、緑色用コレステリック液晶表示素子 18 と赤色用コレステリック液晶表示素子 19 とがフォーカルコニック状態となる。光源 16 からの白色光は、図 4 (e) に示すように、赤色用コレステリック液晶表示素子 19 と緑色用コレステリック液晶表示素子 18 を透過し、青色用コレステリック液晶表示素子 17 で青色の光が光源 16 側に選択的に反射される。このため、反射されず青色用コレステリック液晶表示素子 17 を透過した光により液晶ディスプレイ 20 はイエロー色に表示される。

30

【0042】

透過表示モードの液晶ディスプレイ 20 でマゼンタ色を表示する場合、緑色用コレステリック液晶表示素子 18 はプレーナ状態となり、青色用コレステリック液晶表示素子 17 と赤色用コレステリック液晶表示素子 19 とがフォーカルコニック状態となる。光源 16 からの白色光は、図 4 (f) に示すように、赤色用コレステリック液晶表示素子 19 を透過し、緑色用コレステリック液晶表示素子 18 で緑色の光が光源 16 側に選択的に反射され、反射されず透過した光が青色用コレステリック液晶表示素子 17 を透過し、液晶ディスプレイ 20 はマゼンタ色に表示される。

40

【0043】

< 表示方法 >

次に、液晶ディスプレイ 20 の表示方法を図を用いて詳細に説明する。

【0044】

図 5 は、液晶ディスプレイ 20 の表示制御フロー図である。液晶ディスプレイ 20 の電源を ON にすると、光検知部 23 は外部環境の明暗判定を行う (図 5 の S1)。この判定結果は光検知部 23 より出力され、制御回路 24 に入力される。外部環境が明状態の場合、液晶ディスプレイ 20 の表示モードは反射表示モードとなるため、制御回路 24 は駆動回路 22 を制御し、表示装置 21 に表示モード情報の表示が行われる (図 5 の S2)。図 6 (a) には、反射表示モードを示す表示モード情報が表示装置 21 に表示される例を、

50



図 6 ( b ) には、透過表示モードを示す表示モード情報が表示装置 2 1 に表示される例を示す。表示モード情報により、ユーザーは、液晶ディスプレイ 2 0 の現在の表示モードを容易に判別することが可能となる。

【 0 0 4 5 】

表示装置 2 1 は、タッチパネルを入力インターフェイス 3 0 として備えることが可能である。表示装置 2 1 に表示されている表示モード情報が表示される部位上の入力インターフェイス 3 0 を操作 ( 例えば、押圧又はタッチ ) することにより、ユーザーは、液晶ディスプレイ 2 0 の表示モードを強制的に変更することが可能である。制御回路 2 4 で、ユーザーによる表示モード情報が表示される部位上の入力インターフェイス 3 0 の操作が行われたか否かについて判定が行われる ( 図 5 の S 3 ) 。

10

【 0 0 4 6 】

ユーザーによる表示モード情報が表示される部位上の入力インターフェイス 3 0 の操作が行われたとの判定が行われた場合、制御回路 2 4 は表示モードの変更を行うため、駆動回路 2 2 を制御する ( 図 5 の S 4 ) 。

【 0 0 4 7 】

表示装置 2 1 に透過表示モードで表示されていた映像は、反射表示モードの表示に変更される。フォーカルコニック状態であった各コレステリック液晶表示素子の画素はプレーナ状態に遷移され、プレーナ状態であった各コレステリック液晶表示素子の画素はフォーカルコニック状態に遷移される。

20

【 0 0 4 8 】

表示装置 2 1 に反射表示モードで表示されていた映像は、透過表示モードの表示に変更される。フォーカルコニック状態であった各コレステリック液晶表示素子の画素はプレーナ状態に遷移され、プレーナ状態であった各コレステリック液晶表示素子の画素はフォーカルコニック状態に遷移される。

【 0 0 4 9 】

反射表示モードに変更された場合は、反射表示モードを示す表示モード情報が表示装置 2 1 に表示され、透過表示モードに変更された場合は、透過表示モードを示す表示モード情報が表示装置 2 1 に表示されることになる ( 図 5 の S 5 ) 。ステップ S 5 の実行後、ステップは S 3 に戻る。

30

【 0 0 5 0 】

ステップ S 3 で、ユーザーによる表示モード情報が表示される部位上の入力インターフェイス 3 0 への操作が行われず、未操作との判定が行われた場合、制御回路 2 4 は、光検知部 2 3 で外部環境の変化 ( 明状態から暗状態への変化、又は暗状態から明状態への変化 ) が検出されたか否かについて判定を行う ( 図 5 の S 6 ) 。光検知部 2 3 で外部環境の変化が検出されていない場合は、ステップ S 6 の判定後、ステップは S 3 に戻る。

【 0 0 5 1 】

光検知部 2 3 で外部環境の変化が検出された場合、現在の表示モードとの比較判定が制御回路 2 4 で行われる ( 図 5 の S 7 ) 。外部環境の暗状態への変化が光検知部 2 3 で検出された場合は、透過表示モードに変更する必要があるが、ユーザーによる表示モード情報が表示される部位上の入力インターフェイス 3 0 の操作により、既に透過表示モードに変更されている場合 ( 表示モードが一致している場合 ) 、表示モードの変更と表示モード情報の変更を行わず、ステップは S 3 に戻る。同様に、外部環境の明状態への変化が光検知部 2 3 で検出された場合は、反射表示モードに変更する必要があるが、ユーザーによる表示モード情報が表示される部位上の入力インターフェイス 3 0 の操作により既に反射表示モードに変更されている場合 ( 表示モードが一致している場合 ) 、表示モードの変更と表示モード情報の変更を行わず、ステップは S 3 に戻る。

40

【 0 0 5 2 】

外部環境の変化が光検知部 2 3 で検出された場合で、表示モード情報を変更する必要がある場合 ( 不一致の場合 ) 、制御回路 2 4 は表示モードの変更を行うため、駆動回路 2 2 を制御する ( 図 5 の S 8 ) 。

50

## 【 0 0 5 3 】

表示装置 2 1 に透過表示モードで表示されていた映像は、反射表示モードの表示に変更される。フォーカルコニック状態であったそれぞれのコレステリック液晶表示素子の画素はプレーナ状態に遷移され、プレーナ状態であった各コレステリック液晶表示素子の画素はフォーカルコニック状態に遷移される。

## 【 0 0 5 4 】

表示装置 2 1 に反射表示モードで表示されていた映像は、透過表示モードの表示に変更される。フォーカルコニック状態であったそれぞれのコレステリック液晶表示素子の画素はプレーナ状態に遷移され、プレーナ状態であった各コレステリック液晶表示素子の画素はフォーカルコニック状態に遷移される。

10

## 【 0 0 5 5 】

反射表示モードに変更された場合は、反射表示モードを示す表示モード情報が表示装置 2 1 に表示され、透過表示モードに変更された場合は、透過表示モードを示す表示モード情報が表示装置 2 1 に表示されることになる（図 5 の S 9）。ステップ S 9 の実行後、ステップは S 3 に戻る。

## 【 0 0 5 6 】

（第 2 の実施形態）

次に、本発明の第 2 の実施形態にかかる液晶ディスプレイ 2 6 を、図を用いて詳細に説明する。ここでは、上述した第 1 の実施形態との相違点のみ詳細に説明し、同一の構成については同一の符号を付して、その説明を省略する。

20

## 【 0 0 5 7 】

図 7 に示すように、液晶ディスプレイ 2 6 は、第 1 の実施形態で示した液晶ディスプレイ 2 0 の構成において、図 1 の光検知部 2 3 ではなく、カウンタ部 2 5 を備えている。

## 【 0 0 5 8 】

カウンタ部 2 5 は、月日と時刻（以下、日時）をカウントする時計部 2 5 1 と、外部環境が明から暗へ移行したと仮定する明暗移行日時と外部環境が暗から明へ移行したと仮定する暗明移行日時を記憶する記憶部 2 5 2 と、時計部 2 5 1 でカウントされている日時と前記記憶部に記憶されている明暗移行日時又は暗明移行日時とを比較し判定結果を出力する比較判定部 2 5 3 とを備えている。

## 【 0 0 5 9 】

30

時計部 2 5 1 でカウントされている日時が、記憶部 2 5 2 に記憶されている明暗移行日時以上になったか否かが比較判定部 2 5 3 で判定され、判定結果は制御回路 2 4 へ入力される。外部環境が明から暗へ移行したと制御回路 2 4 で判定されると、表示モードの変更が行われる。表示装置 2 1 に反射表示モードで表示されていた映像は、透過表示モードの表示に変更される。フォーカルコニック状態であったそれぞれのコレステリック液晶表示素子の画素はプレーナ状態に遷移され、プレーナ状態であったそれぞれのコレステリック液晶表示素子の画素はフォーカルコニック状態に遷移される。

## 【 0 0 6 0 】

また、時計部 2 5 1 でカウントされている日時が記憶部 2 5 2 に記憶されている暗明移行日時以上になったか否かが比較判定部 2 5 3 で判定され、判定結果は制御回路 2 4 へ入力される。外部環境が暗から明へ移行したと制御回路 2 4 で判定されると、表示モードの変更が行われる。表示装置 2 1 に透過表示モードで表示されていた映像は、反射表示モードの表示に変更される。フォーカルコニック状態であったそれぞれのコレステリック液晶表示素子の画素はプレーナ状態に遷移され、プレーナ状態であったそれぞれのコレステリック液晶表示素子の画素はフォーカルコニック状態に遷移される。

40

## 【 0 0 6 1 】

記憶部 2 5 2 に記憶される明暗移行日時と暗明移行日時として、春夏期と秋冬季とで調整した情報又は月別に調整した情報を記憶することで、自動的に表示モードの変更を実現することが可能となる。

## 【 0 0 6 2 】

50

次に、液晶ディスプレイ 26 における表示方法を図を用いて詳細に説明する。

【0063】

液晶ディスプレイ 26 の電源を ON にすると、カウンタ部 25 は外部環境の明暗判定を行う（図 5 の S1）。この判定結果はカウンタ部 25 より出力され、制御回路 24 に入力される。外部環境が明状態の場合、液晶ディスプレイ 26 の表示モードは反射表示モードとなるため、制御回路 24 は駆動回路 22 を制御し、表示装置 21 に表示モード情報の表示が行われる（図 5 の S2）。図 6 に表示モード情報の表示例を示す。

【0064】

表示装置 21 が入力インターフェイス 30 を備えており、制御回路 24 では、ユーザーによる表示モード情報が表示される部位上の入力インターフェイス 30 の操作が行われたか否かについて判定が行われる（図 5 の S3）。 10

【0065】

ユーザーによる表示モード情報が表示される部位上の入力インターフェイス 30 の操作が行われたとの判定が行われた場合、制御回路 24 は表示モードの変更を行うため、駆動回路 22 を制御する（図 5 の S4）。

【0066】

表示装置 21 に透過表示モードで表示されていた映像は、反射表示モードの表示に変更される。フォーカルコニック状態であった各コレステリック液晶表示素子の画素はプレーナ状態に遷移され、プレーナ状態であった各コレステリック液晶表示素子の画素はフォーカルコニック状態に遷移される。 20

【0067】

表示装置 21 に反射表示モードで表示されていた映像は、透過表示モードの表示に変更される。フォーカルコニック状態であった各コレステリック液晶表示素子の画素はプレーナ状態に遷移され、プレーナ状態であった各コレステリック液晶表示素子の画素はフォーカルコニック状態に遷移される。

【0068】

反射表示モードに変更された場合は、反射表示モードを示す表示モード情報が表示装置 21 に表示され、透過表示モードに変更された場合は、透過表示モードを示す表示モード情報が表示装置 21 に表示されることになる（図 5 の S5）。ステップ S5 の実行後、ステップは S3 に戻る。 30

【0069】

ステップ S3 で、ユーザーによる表示モード情報が表示される部位上の入力インターフェイス 30 への操作が行われていない未操作との判定が行われた場合、制御回路 24 は、カウンタ部 25 より出力された外部環境の変化（明状態から暗状態への変化、又は暗状態から明状態への変化）に関する出力結果について判定を行う（図 5 の S6）。カウンタ部 25 で外部環境の変化が検出されていない場合は、ステップ S6 の判定後、ステップは S3 に戻る。

【0070】

カウンタ部 25 で外部環境の変化が検出された場合、現在の表示モードとの比較判定が制御回路 24 で行われる（図 5 の S7）。カウンタ部 25 の出力結果をもとに外部環境の暗状態への変化が判定された場合は、透過表示モードに変更する必要があるが、ユーザーによる表示モード情報が表示される部位上の入力インターフェイス 30 の操作により、既に透過表示モードに変更されている場合（表示モードが一致している場合）、表示モードの変更と表示モード情報の変更を行わず、ステップは S3 に戻る。同様に、カウンタ部 25 の出力結果をもとに外部環境の明状態への変化が判定された場合は、反射表示モードに変更する必要があるが、ユーザーによる表示モード情報が表示される部位上の入力インターフェイス 30 の操作により、既に反射表示モードに変更されている場合（表示モードが一致している場合）、表示モードの変更と表示モード情報の変更を行わず、ステップは S3 に戻る。 40

【0071】

表示モード情報を変更する必要がある場合（不一致の場合）、制御回路 2 4 は表示モードの変更を行うため、駆動回路 2 2 を制御する（図 5 の S 8 ）。

【 0 0 7 2 】

表示装置 2 1 に透過表示モードで表示されていた映像は、反射表示モードの表示に変更される。フォーカルコニック状態であった各コレステリック液晶表示素子の画素はプレーナ状態に遷移され、プレーナ状態であった各コレステリック液晶表示素子の画素はフォーカルコニック状態に遷移される。

【 0 0 7 3 】

表示装置 2 1 に反射表示モードで表示されていた映像は、透過表示モードの表示に変更される。フォーカルコニック状態であった各コレステリック液晶表示素子の画素はプレーナ状態に遷移され、プレーナ状態であった各コレステリック液晶表示素子の画素はフォーカルコニック状態に遷移される。

【 0 0 7 4 】

反射表示モードに変更された場合は、反射表示モードを示す表示モード情報が表示装置 2 1 に表示され、透過表示モードに変更された場合は、透過表示モードを示す表示モード情報が表示装置 2 1 に表示されることになる（図 5 の S 9 ）。ステップ S 9 の実行後、ステップは S 3 に戻る。

【 0 0 7 5 】

（第 3 の実施形態）

次に、本発明の第 3 の実施形態に係る液晶ディスプレイ 2 8 を、図を用いて詳細に説明する。

【 0 0 7 6 】

図 8 に示すように、液晶ディスプレイ 2 8 は、光検知部 2 3 と、表示装置 2 1 と、駆動回路 2 2 と、制御回路 2 4 と、を備えている。さらに液晶ディスプレイ 2 8 は、透過表示モードに対応した表示用データ及び反射表示モードに対応した表示用データを記憶する記憶部 2 7 を備えている。

【 0 0 7 7 】

液晶ディスプレイ 2 8 の表示モードが、透過表示モードから反射表示モードに変更される場合、又は、反射表示モードから透過表示モードに変更される場合、記憶部 2 7 に記憶されている表示データの読み出しが制御回路 2 4 により行われる。次に、制御回路 2 4 が駆動回路 2 2 を制御し、変更後の表示モードでの表示が表示装置 2 1 で行われる。

【 0 0 7 8 】

記憶部 2 7 に記憶する表示データは、透過表示モードに対応した表示用データ及び反射表示モードに対応した表示用データのいずれか一方であってもよい。記憶部 2 7 が透過表示モードに対応した表示用データのみを記憶している場合、反射表示モードで表示する際は、制御回路 2 4 で表示データの変換が行われる。また、記憶部 2 7 が反射表示モードに対応した表示用データのみを記憶している場合、透過表示モードで表示する際は、制御回路 2 4 で表示データの変換が行われる。

【 0 0 7 9 】

（第 4 の実施形態）

次に、本発明の第 4 の実施形態に係る液晶ディスプレイ 2 9 を、図を用いて詳細に説明する。

【 0 0 8 0 】

図 9 に示すように、液晶ディスプレイ 2 9 は、カウンタ部 2 5、表示装置 2 1 と、駆動回路 2 2 と、制御回路 2 4 と、を備えている。さらに液晶ディスプレイ 2 8 は、透過表示モードに対応した表示用データ及び反射表示モードに対応した表示用データを記憶する記憶部 2 7（表示データ記憶部）を備えている。

【 0 0 8 1 】

液晶ディスプレイ 2 9 の表示モードが、透過表示モードから反射表示モードに変更される場合、又は、反射表示モードから透過表示モードに変更される場合、記憶部 2 7 に記憶

10

20

30

40

50

されている表示データの読み出しが制御回路 24 により行われる。次に、制御回路 24 は駆動回路 22 を制御し、変更後の表示モードでの表示が表示装置 21 で行われる。

【0082】

記憶部 27 に記憶する表示データは、透過表示モードに対応した表示用データ及び反射表示モードに対応した表示用データのいずれか一方でもよい。記憶部 27 が透過表示モードに対応した表示用データのみを記憶している場合、反射表示モードで表示する際は、制御回路 24 で表示データの変換が行われる。また、記憶部 27 が反射表示モードに対応した表示用データのみを記憶している場合、透過表示モードで表示する際は、制御回路 24 で表示データの変換が行われる。

【0083】

上述した各処理ステップは、CPU などの演算手段（不図示）が、ROM や RAM などの記憶手段に記憶されたプログラムを実行し、液晶ディスプレイを制御することにより実現することができる。したがって、これらの手段を有するマイクロコンピュータが、上記プログラムを記録する情報記憶媒体を読み取り、当該プログラムを実行するだけで、本発明の各種機能および各種処理を実現することができる。また、上記プログラムをリムーバブルな記録媒体に記録することにより、任意のコンピュータ上で上記の各種機能および各種処理を実現することができる。

【0084】

この記録媒体としては、マイクロコンピュータで処理を行うためにメモリ（不図示）、例えば ROM のようなものがプログラムメディアであっても良いし、また、外部記憶媒体としてプログラム読取り装置（不図示）が設けられ、そこに記録媒体を挿入することにより読取りが可能となるプログラムメディアであっても良い。

【0085】

また、何れの場合でも、格納されているプログラムは、マイクロプロセッサがアクセスして実行される構成であることが好ましい。さらに、読み出されたプログラムは、マイクロコンピュータのプログラム記憶エリアにダウンロードされて、そのプログラムが実行される方式であることが好ましい。なお、このダウンロード用のプログラムは予め本体装置に格納されているものとする。

【0086】

また、上記プログラムメディアとしては、本体と分離可能に構成される記録媒体であり、磁気テープやカセットテープ等のテープ系、フレキシブルディスクやハードディスク等の磁気ディスクや CD / MO / MD / DVD 等のディスクのディスク系、IC カード（メモリカードを含む）等のカード系、あるいはマスク ROM、EPROM（Erasable Programmable Read Only Memory）、EEPROM（Electrically Erasable Programmable Read Only Memory）、フラッシュ ROM 等による半導体メモリを含めた固定的にプログラムを担持する記録媒体等がある。

【0087】

また、インターネットを含む通信ネットワークを接続可能なシステム構成であれば、通信ネットワークからプログラムをダウンロードするように流動的にプログラムを担持する記録媒体であることが好ましい。

【0088】

さらに、このように通信ネットワークからプログラムをダウンロードする場合には、そのダウンロード用のプログラムは予め本体装置に格納しておくか、あるいは別な記録媒体からインストールされるものであることが好ましい。

【0089】

なお、本発明は上述した実施の形態に限定されるものではなく、請求項に示した範囲で種々の変更が可能であり、実施の形態に開示された技術的手段を適宜組み合わせ得られる実施形態についても本発明の技術的範囲に含まれる。

【0090】

（作用効果）

10

20

30

40

50

次に、本実施形態に係る液晶ディスプレイの作用効果を説明する。

【0091】

本発明に係る液晶ディスプレイ20は、異なる色の光をそれぞれ選択反射するコレステリック液晶表示素子17, 18, 19と、コレステリック液晶表示素子17, 18, 19に表示用データを与える駆動回路22と、外部環境の明から暗への移行及び暗から明への移行を検知する光検知部23と、光検知部23の検出結果に基づいて、プレーナ状態であるコレステリック液晶表示素子17, 18, 19の画素がフォーカルコニック状態に、また、フォーカルコニック状態であるコレステリック液晶表示素子17, 18, 19の画素がプレーナ状態にそれぞれ遷移するように駆動回路22を制御する制御回路24と、を備えたことを特徴とする。

10

【0092】

このような構成によれば、反射表示及び透過表示を行う場合、コレステリック液晶表示素子17, 18, 19の画素は印加電圧をオフにしても所望の状態を持続するプレーナ状態又はフォーカルコニック状態となっている。このため、消費電力量を良好に抑制することができる。

【産業上の利用可能性】

【0093】

本発明の液晶ディスプレイ、表示方法、表示プログラム及び記憶媒体は、情報機器用液晶ディスプレイ、電子パーパー、TV、車や船舶等の操縦可能な移動体における液晶ディスプレイ、及び、その表示方法、表示プログラム及び記憶媒体等として広く利用可能である。

20

【図面の簡単な説明】

【0094】

【図1】第1の実施形態に係る液晶ディスプレイの構成図である。

【図2】表示装置の断面図である。

【図3】反射状態でカラー表示を行う際の原理図である。

【図4】透過状態でカラー表示を行う際の原理図である。

【図5】液晶ディスプレイの表示制御フロー図である。

【図6】液晶ディスプレイにおける表示例の模式図である。

【図7】第2の実施形態に係る液晶ディスプレイの構成図である。

30

【図8】第3の実施形態に係る液晶ディスプレイの構成図である。

【図9】第4の実施形態に係る液晶ディスプレイの構成図である。

【図10】従来の液晶ディスプレイの断面図である。

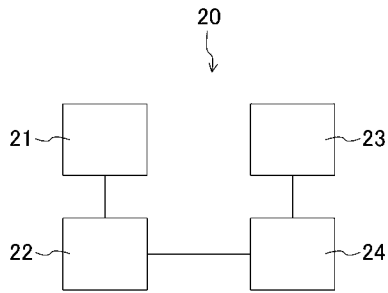
【符号の説明】

【0095】

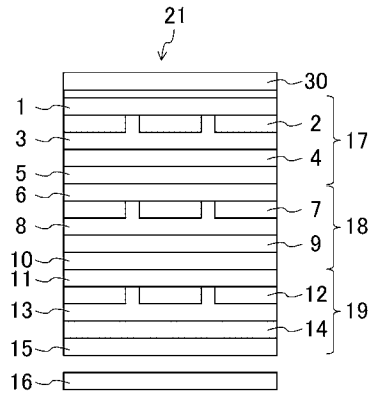
17	青色用コレステリック液晶表示素子
18	緑色用コレステリック液晶表示素子
19	赤色用コレステリック液晶表示素子
20, 26, 28, 29	液晶ディスプレイ
21	表示装置
22	駆動回路
23	光検知部
24	制御回路
25	カウンタ部
27	記憶部
30	入力インターフェイス
251	時計部
252	記憶部
253	比較判定部

40

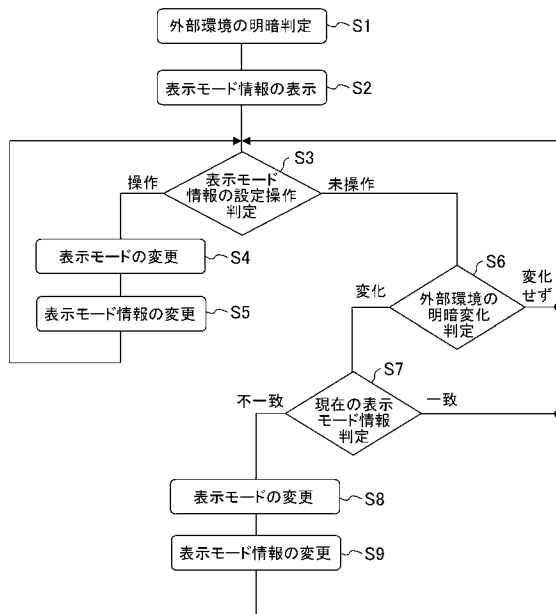
【図 1】



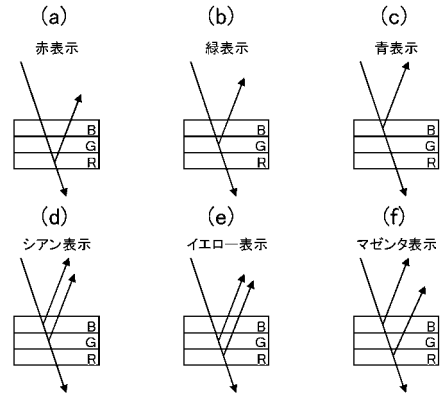
【図 2】



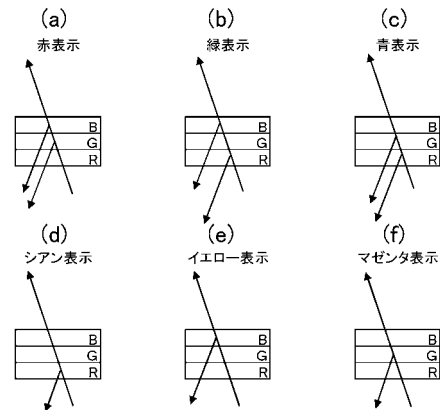
【図 5】



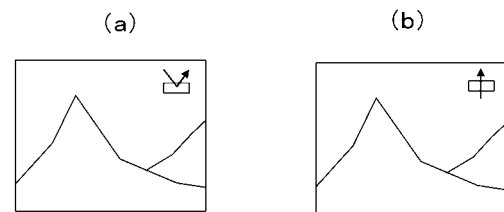
【図 3】



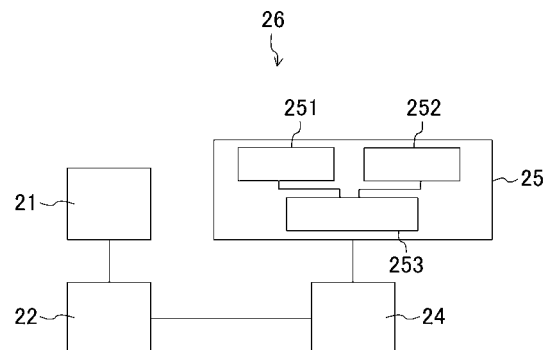
【図 4】



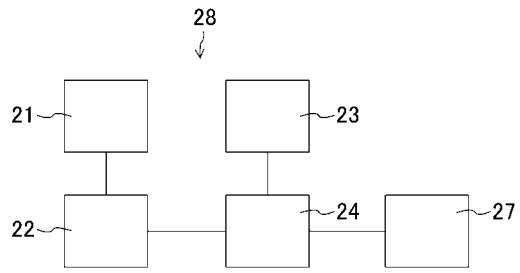
【図 6】



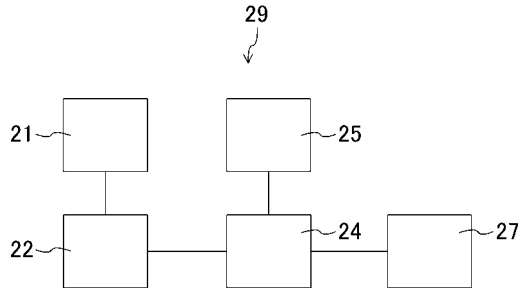
【図 7】



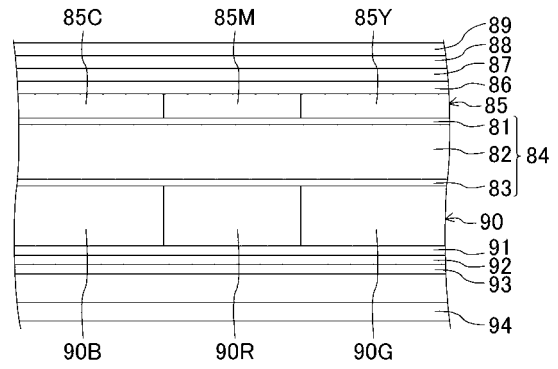
【図 8】



【図 9】



【図 10】





---

フロントページの続き

F ターム(参考) 2H189 AA32 HA13 HA16 JA09 LA08 MA15

专利名称(译)	液晶显示器，显示方法，显示程序和存储介质		
公开(公告)号	<a href="#">JP2009103821A</a>	公开(公告)日	2009-05-14
申请号	JP2007274083	申请日	2007-10-22
[标]申请(专利权)人(译)	夏普株式会社		
申请(专利权)人(译)	夏普公司		
[标]发明人	新隆志		
发明人	新 隆志		
IPC分类号	G02F1/137 G02F1/133 G02F1/1333		
FI分类号	G02F1/137.500 G02F1/133.580 G02F1/1333		
F-TERM分类号	2H088/EA02 2H088/GA03 2H088/HA06 2H088/MA16 2H088/MA20 2H089/HA32 2H089/QA13 2H089/QA16 2H089/RA11 2H089/TA07 2H089/UA09 2H093/NA26 2H093/NC50 2H093/NC55 2H093/ND14 2H093/ND17 2H093/ND39 2H189/AA32 2H189/HA13 2H189/HA16 2H189/JA09 2H189/LA08 2H189/MA15 2H193/ZA38 2H193/ZA46 2H193/ZE18 2H193/ZF16 2H193/ZG02 2H193/ZG11 2H193/ZG12 2H193/ZG14 2H193/ZG15 2H193/ZG22 2H193/ZH07 2H193/ZH29 2H193/ZH37 2H193/ZJ02 2H193/ZQ19		
代理人(译)	前田弘 竹内雄二		
外部链接	<a href="#">Espacenet</a>		

#### 摘要(译)

要解决的问题：即使在反射显示和透射显示的任何显示器中，也要有利地抑制电能消耗。解决方案：该液晶显示器20设有胆甾型液晶显示组件17,18,19，用于分别反射不同颜色的光，驱动电路22提供显示数据，光电检测部分23用于检测从外部转换的光环境到暗的外部环境，反之亦然，以及控制电路24，用于控制驱动电路22，分别将平面状态的胆甾型液晶显示器部件17,18,19的像素转换成焦点圆锥状态，并且基于来自光电检测部分23的检测结果，将焦点圆锥状态的胆甾型液晶显示部件17,18,19的像素转换为平面状态。

