

(19) 日本国特許庁(JP)

(12) 公表特許公報(A)

(11) 特許出願公表番号

特表2006-527399

(P2006-527399A)

(43) 公表日 平成18年11月30日(2006.11.30)

(51) Int.Cl.	F I	テーマコード (参考)
G02F 1/133 (2006.01)	G02F 1/133 505	2H093
G09G 3/36 (2006.01)	G09G 3/36	5C006
G09G 3/20 (2006.01)	G09G 3/20 621M	5C080
	G09G 3/20 621B	
	G09G 3/20 623B	
審査請求 未請求 予備審査請求 未請求 (全 14 頁) 最終頁に続く		

(21) 出願番号 特願2006-515263 (P2006-515263)
 (86) (22) 出願日 平成16年6月4日 (2004.6.4)
 (85) 翻訳文提出日 平成18年1月23日 (2006.1.23)
 (86) 国際出願番号 PCT/US2004/018036
 (87) 国際公開番号 W02005/001805
 (87) 国際公開日 平成17年1月6日 (2005.1.6)
 (31) 優先権主張番号 10/456,839
 (32) 優先日 平成15年6月6日 (2003.6.6)
 (33) 優先権主張国 米国 (US)
 (31) 優先権主張番号 10/696,236
 (32) 優先日 平成15年10月28日 (2003.10.28)
 (33) 優先権主張国 米国 (US)

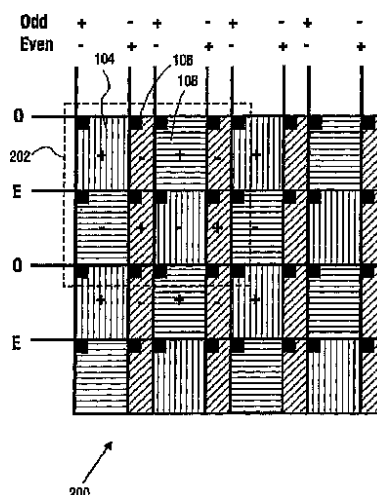
(71) 出願人 502033917
 クレアボワイヤント インコーポレーテッド
 ClairVoyante Inc.
 アメリカ合衆国 カリフォルニア州 95
 472 セバストポル グレーブンスタイ
 ン ハイウェイ サウス 874 スイ
 ト 14
 874 Gravenstein Hwy
 South, Suite 14, S
 ebastopol, Californ
 ia 95472, U. S. A.
 (74) 代理人 100083932
 弁理士 廣江 武典

最終頁に続く

(54) 【発明の名称】 分割された青いサブ画素を有する新規な液晶ディスプレイの画像劣化修正

(57) 【要約】

システム及び方法は、液晶ディスプレイパネル上の画像が劣化した信号を修正するためのシステムおよび方法が開示される。第1の方向に偶数のサブ画素を有するサブ画素繰返し集団から成るパネルは、この上に不完全なドット逆転方式による寄生容量および他の信号エラーを有し得る。信号修正および特定のサブ画素上にエラーを局所化する技術が開示される。



【特許請求の範囲】

【請求項 1】

液晶ディスプレイであって、

1 行に偶数のサブ画素と 1 列の暗色のサブ画素を有するサブ画素繰返し集団から実質的に構成されるパネルと、

該パネルに画像データおよび極性信号を送るドライバと、
を備えており、

前記信号における画像劣化は前記 1 列の暗色のサブ画素に局所化されることを特徴とする液晶ディスプレイ。

【請求項 2】

10

前記暗色のサブ画素は、青のサブ画素であることを特徴とする請求項 1 に記載の液晶ディスプレイ。

【請求項 3】

前記サブ画素繰返し集団は、青のサブ画素の 2 列を差し加えた赤および緑のサブ画素の市松模様から実質的になることを特徴とする請求項 1 に記載の液晶ディスプレイ。

【請求項 4】

前記 2 列の青のサブ画素は、同じカラム・ドライバを共有することを特徴とする請求項 3 に記載の液晶ディスプレイ。

【請求項 5】

1 以上のサブ画素が、修正信号を受信することを特徴とする請求項 1 に記載の液晶ディスプレイ。 20

【請求項 6】

液晶ディスプレイであって、

1 行に偶数のサブ画素を有するサブ画素繰返し集団から実質的に構成されるパネルと

、

少なくとも 2 つの位相を有しており、前記パネルに画像データおよび極性信号を送るドライバと、

を有しており、

前記集団は更に、1 列の青のサブ画素からなっており、前記ドライバの位相は、サブ画素上に与えられる寄生効果が前記 1 列の青のサブ画素上に実質的に与えられるように選択されることを特徴とする液晶ディスプレイ。 30

【請求項 7】

修正信号が、1 以上のサブ画素に送信されることを特徴とする請求項 6 に記載の液晶ディスプレイ。

【請求項 8】

液晶ディスプレイの画像劣化の修正方法であって、

1 行に偶数のサブ画素を有すると共に 1 列の暗色のサブ画素を有するパネルのサブ画素繰返し集団にサブ画素を配列する工程と、

前記パネルにおいてドライバ信号を前記サブ画素に供給する工程であって、前記ドライバ信号における画像劣化が前記 1 列の暗色のサブ画素上に局所化されるように画像データおよび極性信号を送るようにする工程と、
を備えることを特徴とする修正方法。 40

【請求項 9】

前記 1 列の暗色のサブ画素は、1 列の青のサブ画素であることを特徴とする請求項 8 に記載の方法。

【請求項 10】

サブ画素をサブ画素繰返し集団に配列する工程は、二列の青のサブ画素を差し加えた赤および緑のサブ画素の市松模様を形成する工程を有することを特徴とする請求項 8 に記載の方法。

【請求項 11】

50

ドライバ信号を供給する工程は、同じカラム・ドライバから前記二列の青のサブ画素に信号を供給する工程を有することを特徴とする請求項 10 に記載の方法。

【請求項 12】

サブ画素の前記集団において 1 以上のサブ画素に修正信号を供給する工程を更に有する請求項 8 に記載の方法。

【請求項 13】

液晶ディスプレイの画像劣化の修正方法であって、

パネルにおいて、1 行に偶数のサブ画素と少なくとも 1 列の青のサブ画素を有する少なくとも 1 つのサブ画素繰り返し集団にサブ画素を配列する工程と、

サブ画素上に与えられる寄生効果が少なくとも 1 列の青のサブ画素上に実質的に与えられるように選択された少なくとも 2 の位相を有するドライバによって前記パネルに画像データおよび極性データを供給する工程と、

を備える修正方法。

10

【請求項 14】

1 以上のサブ画素に修正信号を供給する工程を更に有することを特徴とする請求項 13 に記載の方法。

【請求項 15】

液晶ディスプレイであって、

1 行に偶数のサブ画素を有すると共に 1 列の暗色のサブ画素を有するパネルのサブ画素繰り返し集団にサブ画素を配置する手段と、

前記パネルにおいてドライバ信号を前記サブ画素に供給する手段であって、前記ドライバ信号における画像劣化が前記 1 列の暗色のサブ画素上に局所化されるように画像データおよび極性信号を送るようにする手段と、

を備えることを特徴とする液晶ディスプレイ。

20

【請求項 16】

前記 1 列の暗色のサブ画素は、1 列の青のサブ画素であることを特徴とする請求項 15 に記載の液晶ディスプレイ。

【請求項 17】

サブ画素繰り返し集団にサブ画素を配列するための手段は、2 列の青のサブ画素を差し加えた赤および緑のサブ画素の市松模様を形成するための手段を含むことを特徴とする請求項 15 に記載の液晶ディスプレイ。

30

【請求項 18】

ドライバ信号を供給するための手段は、同じ列のドライバから二列の青のサブ画素に信号を供給するための手段を含むことを特徴とする請求項 17 に記載の液晶ディスプレイ。

【請求項 19】

サブ画素の前記集団において 1 以上のサブ画素に修正信号を供給する手段を更に含むことを特徴とする請求項 15 に記載の方法。

【請求項 20】

液晶ディスプレイであって、

パネルにおいて、1 行に偶数のサブ画素と少なくとも 1 列の青のサブ画素を有する少なくとも 1 つのサブ画素繰り返し集団にサブ画素を配列する手段と、

サブ画素に与えられる寄生効果が少なくとも 1 列の青のサブ画素上に実質的に与えられるように選択された少なくとも 2 つの位相を有するドライバによって前記パネルに画像データおよび極性データを提供する手段と、

を備える液晶ディスプレイ。

40

【請求項 21】

1 以上のサブ画素に修正信号を提供する手段を更に含むことを特徴とする請求項 20 に記載の液晶ディスプレイ。

【請求項 22】

液晶ディスプレイであって、

50

第 1 の方向に偶数のサブ画素を有するサブ画素繰返し集団から実質的に構成されるパネルと、

前記パネルに画像データおよび極性を送るドライバと、
を備えており、

前記ドライバは、実質的に一貫する輝度エラーを有する複数のサブ画素に修正信号を送信することを特徴とする液晶ディスプレイ。

【請求項 23】

前記極性信号は、ドット反転方式であることを特徴とする請求項 22 に記載の液晶ディスプレイ。

【請求項 24】

前記極性信号は、 1×1 ドット反転方式であることを特徴とする請求項 23 に記載の液晶ディスプレイ。

【請求項 25】

前記極性信号は、 1×2 ドット反転方式であることを特徴とする請求項 23 に記載の液晶ディスプレイ。

【請求項 26】

前記極性信号は、4 位相ドット反転方式であることを特徴とする請求項 22 に記載の液晶ディスプレイ。

【請求項 27】

実質的に一貫する輝度エラーを有する前記複数のサブ画素は、青色のサブ画素であることを特徴とする請求項 22 に記載の液晶ディスプレイ。

【請求項 28】

第 1 の方向において偶数のサブ画素を有するサブ画素繰返し集団から実質的に構成されるパネルを備える液晶ディスプレイにおいて、前記パネルにおいて画像劣化を修正する方法であって、

実質的に一貫する輝度エラーを有するサブ画素を決定する工程と、

前記サブ画素に適用する修正信号を決定する工程と、

前記修正信号を前記サブ画素への前記画像データ信号に加える工程と、
を備えることを特徴とする方法。

【請求項 29】

サブ画素を決定する工程は、サブ画素によって示されるエラーをテスト信号によって測定する工程を更に備えることを特徴とする請求項 28 に記載の方法。

【請求項 30】

修正信号を決定する工程は、修正信号を経験的にテストし、前記修正信号が前記エラーを実質的に修正するかどうかを検査する工程を更に備えることを特徴とする請求項 28 に記載の方法。

【請求項 31】

液晶ディスプレイであって、

第 1 の方向に偶数のサブ画素を有するサブ画素繰返し集団から実質的に構成されるパネルと、

画像データおよび極性信号を前記パネルに送る複数の 2 位相ドライバ・チップと、
を有しており、

ドライバ・チップの位相は、前記ドライバ・チップの境界にてサブ画素上に与えられる寄生効果が青のサブ画素上に実質的に与えられるように選択されることを特徴とする液晶ディスプレイ。

【請求項 32】

修正信号は、寄生効果を有する複数の前記サブ画素に送信されることを特徴とする請求項 31 に記載の液晶ディスプレイ。

【請求項 33】

液晶ディスプレイであって、

10

20

30

40

50

第 1 の方向に偶数のサブ画素を有するサブ画素繰り返し集団から実質的に構成されるパネルと、

少なくとも 2 つの位相を有すると共に画像データおよび極性を前記パネルに送るドライバと、

を有しており、

前記ドライバの位相はサブ画素上に与えられる寄生効果が青のサブ画素上に実質的に与えられるように選択されることを特徴とする液晶ディスプレイ。

【請求項 3 4】

修正信号は、寄生効果を有する複数の前記サブ画素に送信されることを特徴とする請求項 3 3 に記載の液晶ディスプレイ。

10

【請求項 3 5】

前記サブ画素は、前記パネルの全ての青のサブ画素であることを特徴とする請求項 3 3 に記載の液晶ディスプレイ。

【請求項 3 6】

前記サブ画素は、前記パネルの全ての青いサブ画素のサブセットであることを特徴とする請求項 3 3 に記載の液晶ディスプレイ。

【発明の詳細な説明】

【技術分野】

【0001】

この出願は、液晶ディスプレイの改良に関する。

20

【背景技術】

【0002】

発明の背景

同 1 出願人による米国特許出願を以下に示す。

【0003】

(1) 2001 年 7 月 25 日に出願された、米国特許出願出願番号 No. 09 / 916 , 232 (以下「'232 出願」)、発明の名称、「ARRANGEMENT OF COLOR PIXELS FOR FULL COLOR IMAGING DEVICES WITH SIMPLIFIED ADDRESSING (簡略アドレス指定によるフルカラー撮像装置のためのカラー画素の配置)」; (2) 2002 年 10 月 22 日に出願された米国特許出願出願番号 10 / 278 , 353 (以下「'353 出願」)、発明の名称「IMPROVEMENTS TO COLOR FLAT PANEL DISPLAY SUB-PIXEL ARRANGEMENTS AND LAYOUTS FOR SUB-PIXEL RENDERING WITH INCREASED MODULATION TRANSFER FUNCTION RESPONSE (カラーフラットパネルディスプレイのサブ画素配置および増加した変調伝達関数反応によるサブ画素レンダリングのためのレイアウトの改良)」; (3) 2002 年 10 月 22 日に出願された米国特許出願出願番号 10 / 278 , 352 (以下「'352 出願」)、発明の名称「IMPROVEMENTS TO COLOR FLAT PANEL DISPLAY SUB-PIXEL ARRANGEMENTS AND LAYOUTS FOR SUB-PIXEL RENDERING WITH SPLIT BLUE SUB-PIXELS (カラーフラットパネルディスプレイのサブ画素配置および分割された青色サブ画素によるサブ画素レンダリングのためのレイアウトの改良)」; (4) 2002 年 9 月 13 日に出願された米国特許出願出願番号 10 / 243 , 094 (以下「'094 出願」)、発明の名称「IMPROVED FOUR COLOR ARRANGEMENTS AND EMITTERS FOR SUB-PIXEL RENDERING (サブ画素レンダリングのための 4 カラー配置およびエミッタの改良)」; (5) 2002 年 10 月 22 日に出願された米国特許出願シリアル番号 10 / 278 , 328 (「'328 出願」)、発明の名称「IMPROVEMENTS TO COLOR FLAT PANEL DISPLAY SUB-PIXEL ARRANGEMENTS AND LAYOUTS WITH REDUCED BLUE LUMINANCE WELL VISIBILITY (カラーフラットパネルディスプレイのサブ画素配置および青色輝度の可視性を減少によるレイアウトの改良)」; (6) 2002 年 10 月 22 日に出願した米国特許出願出願番号 10 / 278 , 393 (「'393 出願」)、発明の名称「COLOR DISPLAY HAVING HORIZONTAL SUB-PIXEL ARRANGEMENTS AND LAYOUTS (サブ画素水平配置およびレイアウトを有するカラーディスプレイ)」(7) 2003 年 1 月 16 日に出願された米国特許出願出願番号 01 / 347 , 000 (以下「'001 出願」)、発明の名称

30

40

50

「IMPROVED SUB-PIXEL ARRANGEMENTS FOR STRIPED DISPLAYS AND METHODS AND SYSTEMS FOR SUB-PIXEL RENDERING SAME (ストライプのディスプレイ用の改良したサブ画素配置ならびにそのサブ画素レンダリングの方法およびシステム)

【0004】

これらは本明細書に援用されており、新規なサブ画素配置が画像表示装置のコストおよび性能曲線を改善するために開示される。

【発明の開示】

【発明が解決しようとする課題】

【0005】

これらの改良は、同じ出願人である以下の米国特許出願に開示されたサブ画素レンダリング (SPR) システムおよび方法と組み合わせた場合に特に顕著となる。(1) 2002年1月16日に出願された米国特許出願出願番号10/051,612 (以下「'612出願」)、
「CONVERSION OF RGB PIXEL FORMAT DATA TO PENTILE MATRIX SUB-PIXEL DATA FORMAT (ペンティル・マトリックス・サブ画素・データ形式へのRGB画素形式の変換)」;
(2) 2002年5月17日に開示された米国特許出願出願番号10/150,355 (「'355出願」)、
発明の名称「METHODS AND SYSTEMS FOR SUB-PIXEL RENDERING WITH GAMMA ADJUSTMENT (ガンマ調整によるサブ画素レンダリングのための方法およびシステム」);
(3) 2002年8月8日に開示された米国特許出願出願番号10/215,843 (「'843出願」)、
発明の名称「METHODS AND SYSTEMS FOR SUB-PIXEL RENDERING WITH ADAPTIVE FILTERING (適応フィルタリングによるサブ画素レンダリングのための方法およびシステム」);
(4) 2003年3月4日に開示された特許出願番号10/379,767、
発明の名称「SYSTEMS AND METHODS FOR TEMPORAL SUB-PIXEL RENDERING OF IMAGE DATA (画像データのサブ画素レンダリングのためのシステムおよび方法」);
(5) 2003年3月4日に開示された米国特許出願番号10/379,765、
発明の名称「SYSTEMS AND METHODS FOR MOTION ADAPTIVE FILTERING (モーション適応フィルタリングのためのシステムおよび方法」);
(6) 2003年3月4日に開示された米国特許出願番号10/379,766、
発明の名称「SUB-PIXEL RENDERING SYSTEM AND METHOD FOR IMPROVED DISPLAY VIEWING ANGLES (サブ画素レンダリングシステムおよび改良されたディスプレイ視角」);
(7) 2003年4月7日に開示された米国特許出願番号10/409,413、
発明の名称「IMAGE DATA SET WITH EMBEDDED PRE-SUBPIXEL RENDERED IMAGE (埋め込まれたプレサブ画素描画画像によって設定された画像データ)」。これらは、本明細書において援用される。

【0006】

本出願は、以下の出願人が同一である米国特許出願に関連する。(1) 2003年6月6日に開示された米国特許出願番号10/455,925、
発明の名称「DISPLAY PANEL HAVING CROSSOVER CONNECTIONS EFFECTING DOT INVERSION (ドット反転を生じさせる交差接続を備えるディスプレイパネル」);
(2) 2003年6月6日に開示された米国特許出願番号10/455,931、
発明の名称「SYSTEM AND METHOD OF PERFORMING DOT INVERSION WITH STANDARD DRIVERS AND BACKPLANE ON NOVEL DISPLAY PANEL LAYOUTS (標準ドライバおよび新規なディスプレイパネルレイアウト上のバックプレーンによるドット反転を遂行するシステムおよび方法」);
(3) 2003年6月6日に開示された米国特許出願番号10/455,927、
発明の名称「SYSTEM AND METHOD FOR COMPENSATING FOR VISUAL EFFECTS UPON PANELS HAVING FIXED PATTERN NOISE WITH REDUCED QUANTIZATION ERROR (減少した量子化誤差を有する固定パターンノイズを有するパネル上の視覚的效果のための補正のためのシステムおよび方法」);
(4) 2003年6月6日に開示された米国特許出願番号10/456,806、
発明の名称「DOT INVERSION ON NOVEL DISPLAY PANEL LAYOUTS WITH EXTRA DRIVERS (余分なドライバを有する新規なディスプレイパネルレイアウト上のドット反転」);
(5) 米国特許出願番号10/456,838、
発明の名称「LIQUID CRYSTAL DISPLAY BACKPLANE LAYOUTS AND ADDRESSING FOR NON-STANDARD SUBPIXEL ARRANGEMENTS (液晶ディスプレイバックプレーンレイアウトおよび非標準サブ画素配置

のアドレッシング)」。これらは、本明細書において援用される。

【発明を実施するための最良の形態】

【0007】

添付の図面に例示される実施態様および実施例が以下に詳細に説明される。同じもしくは類似する部分を示すために可能な限り同じ参照番号が全ての図面を通して使用されている。

【0008】

図1Aは、個々に着色されたサブ画素(それぞれ赤104、緑106および青108のサブ画素)を作動させるために薄膜トランジスタ(TFT)を有するアクティブマトリクス液晶ディスプレイ(AMLCD)のためのパネル100上における従来のRGBストライプ構造を示している。これから分かるように、赤、緑および青のサブ画素は、パネルを構成するサブ画素102の繰返し集団を形成する。

更に示されているように、各々のサブ画素はカラムライン(カラム・ドライバ110によって各々駆動される)およびローライン(例えば112および114)に接続されている。AMLCDパネルの分野において、クロスストロークまたはフリッカーを減らすためにドット反転方式でパネルを駆動させることは公知である。図1Aは、各サブ画素の中央に記載された「+」および「-」極性によって示される特定のドット反転方式(すなわち1×1ドット反転方式)を示している。各ローラインは、通常は、TFT 116のゲート(図1Aに示されない)に接続されている。画像データ(カラムラインを介して供給される)は、通常は、各TFTのソースに接続される。画像データは、1度にパネルの1列に記録されると共に、奇数(ODD(「O」))あるいは偶数(EVEN(「E」))方式として本明細書中に示される極性バイアス方式が与えられる。図に示されるように、行112は特定の時に奇数極性方式によって記録され、一方、行114は次の時に偶数極性方式によって記録される。これらの極性は、この1×1ドット反転方式において、1度に1列だけ奇数および偶数方式を変更する。

【0009】

図1Bは、別のドット反転方式(すなわち1×2ドット反転)を備える、別の従来のRGBストライプパネルを示している。ここでは、この極性方式は、1×1ドット反転におけるように、各行に対向するように2行のコースを切り替える。これら両方のドット反転方式において、いくつかの事柄が観察される。(1)1×1ドット反転において、2つの物理的に隣接したサブ画素(水平および垂直方向の両方において)は、異なる極性を有する。(2)1×2ドット反転において、水平方向において2つの物理的に隣接したサブ画素は異なる極性を有する。(3)所定の行全体において、連続する着色されたサブ画素のそれぞれは、その隣に対して反対の極性を有する。従って、1行における2の連続した赤のサブ画素は、(+,-)か(-,+)のどちらかである。当然、1×1ドット反転において、1列における2つの連続した赤のサブ画素は、反極性を有する。一方、1×2ドット反転において、2つの連続した赤のサブ画素の各集団は、反極性を有する。極性のこの変化は、AMLCDパネルに表示される特定の画像によって起こる、知覚可能な視覚的效果を劣化させる。

【0010】

図2は、'353出願に記載されているように、繰返しサブ画素集団202から構成されるパネルを示している。これから分かるように、繰返しサブ画素集団202は、8つのサブ画素の繰返し集団であって、二列の面積の狭い緑のサブ画素を間に挟む、赤および青のサブ画素の市松模様から構成される。標準の1×1ドット反転方式がかかる繰返し集団(図2に示される)から構成されるパネルに適用される場合、RGBストライプパネルのための上記記載の特性(すなわち、1行および/または1列における連続した着色された画素が異なる極性を有すること)に反することは明らかとなる。この状態は、多くの知覚される視覚的欠陥をパネル上に引き起こし得る(特に特定の画像パターンが表示される時において)。この観察は、他の新規なサブ画素繰返し集団(例えば、'352出願の図1のサブ画素繰返し集団)ならびに、1行全体にわたる奇数の繰返しサブ画素ではない他

10

20

30

40

50

の繰返し集団によって起こる。従って、これらの従来のRGBストライプパネルが繰返し集団（すなわち、R（赤）、G（緑）およびB（青））において3つのかかる繰返しサブ画素を有しているので、これらの従来のパネルは上記の条件に必ずしも反するというわけではない。しかしながら、本出願における図2の繰返し集団は、1行全体にわたる繰返し集団においてサブ画素の4つ（すなわち偶数）を有する（例えば R、G、BおよびG）。本明細書において記載されている実施例は、全てのかかる偶数の係数（modulus）繰返し集団に等しく適用できることが理解されよう。

【0011】

AMLCDにおける視覚的な劣化および他の問題を避けるために、データライン移行の極性をそれぞれの各選択ラインに沿ってランダム化しなければならないだけでなく、データライン遷移の極性をディスプレイ内のそれぞれの色および局所のためにもランダム化されなければならない。このランダム化は、一般的に用いられる交互の列反転データ駆動システムと組み合わせられて、RGB三色のサブ画素によって自然に起こるが、偶数のサブ画素がローラインに沿って使用される場合に達成することは困難である。

【0012】

偶数モジュロ設計の1実施例において、それぞれの行は、より小さい緑の画素と、数はより少ないがより大きい赤および青の画素との組み合わせから形成される。通常、データライン遷移の極性は、各画素がその両側においてデータラインにほぼ等しく容量結合されるように、交互のデータライン上で反転される。このように、コンデンサによって誘発されたこれらの遷移エラーは、ほぼ等しくかつ対向しており、画素自体において互いを相殺する傾向がある。しかしながらこの場合、同色のサブ画素の極性は同じであって、画像劣化は起こり得る。

【0013】

図3は、2×1ドット反転を利用する偶数のモジュロの画素レイアウトを示す。同色画素の極性が交互に切り替わるため、垂直画像の劣化は除去される。同色画素による水平画像の劣化は、周期的にドット反転の位相を変えることによって改善される。ドライバ・チップ301A~Dは、ディスプレイにデータを供給し、このドライバ出力は、+、-、+、-、・・・もしくは-、+、-、+、・・・で駆動される。この極性の整相（phasing）は、ディスプレイの最初の4本のラインが図4に示される。たとえば、チップ301Bの第1列は、位相-、-、+、+、・・・を有する。

【0014】

1実施例において、カラムライン駆動によっていずれの側にも接するサブ画素は（所定の時に同じ極性である）、所定の画像信号のために輝度の減少を被る。従って、2つの目的は、影響されるサブ画素の数を減らすことと、影響を与えられることを回避できない特定のサブ画素において画像劣化作用を減少することである。本出願および本明細書に援用された他の関連出願におけるいくつかの技術は、画像劣化サブ画素の数および劣化作用の両方を最小化するように設計されている。

【0015】

かかる技術の1つは、その劣化が回避されない場合、どのサブ画素が劣化されるべきかを選択することである。図3において、前記整相は、同じ極性発生を丸で囲んだ青のサブ画素302上に局所化するように設計される。このように、1行に沿った同じ色のサブ画素の極性が2つのドライバ毎に反転され、水平画像劣化を最小化するかまたは除去する。周期的に丸で囲まれた青のサブ画素302は、そのアレイにおいて他の青のサブ画素よりも僅かに暗い（すなわちノーマリーブラックLCDのために）かまたは僅かに明るい（すなわちノーマリーホワイトLCDのために）が、人間の目が青の輝度変化を知覚しないので、この違いは実質的に目に見えないものである。

【0016】

さらに別の技術は、訂正信号に影響されたサブ画素に加えることである。どのサブ画素に画像劣化が起こりそうかがわかっている場合、訂正信号を画像データ信号に加えることが可能である。たとえば、本出願および他の出願において記載されている大部分の寄生

10

20

30

40

50

容量は、影響されたサブ画素のための輝度を下げる傾向がある。このパネル上においてサブ画素の性能特性を（例えば特定のパネル上のパターンをテストすることによって）発見的にもしくは経験的に決定すると共に、画像劣化を修正するために信号を加減することが可能である。特に図3を参照にすると、丸で囲まれた画素上の小さなエラーを修正することが望まれる場合、修正項が丸で囲まれた青のサブ画素のためにデータに加えられる。

【0017】

本発明のさらに別の実施例において、画像劣化を更に軽減する異なるドライバ・チップを設計することが可能である。図5に示すように、たとえば4位相クロックが転極のために用いられる。このパターンもしくは類似するパターンの使用によって、このアレイの青のサブ画素のみが同じ極性低下をきたす。しかしながら、全ての画素が等しく劣化する

10

【0018】

これらの駆動波形は、比較的単純な交代極性反転設計に用いられるよりも複雑な電源切り替えシステムのために備えるデータドライバチップで発生することができる。この二段階データ・ドライバ設計において、アナログ信号が発生する（第1段階においてアナログ信号が発生するため）。しかしながら、極性切替段階は、より複雑な転極を提供するために、データ・ドライバの第二段階においてそれ自体の交差接続マトリックスによって駆動される。

【0019】

20

本願明細書において記載されている技術のさらに別の実施例においては、行および列の両方向においてパネル全体の青のサブ画素のサブセットに対する画像劣化作用を局所化する。たとえば、青のサブ画素の「市松模様」（すなわち行および列の少なくともいずれか一方の方向において青のサブ画素1つおきにスキップすること）が、画像劣化信号を局所化するために用いられてもよい。上記したように、人間の目では（青色空間的分解能において減少した知覚によって）、そのエラーに気付かないであろう。青のサブ画素の他のサブセットがエラーを局所化するために選択されることができることが理解されよう。加えて、4以下の位相を有する異なるドライバ・チップも、かかるパネルを駆動することが可能である。

【0020】

30

図6は、偶数のモジュールのサブ画素繰り返し集団602から実質的に構成されるパネル600の別の実施例である。この場合、集団602は、2列の青108を差し加えた赤104および緑106サブ画素の市松模様からなる。前述のように、赤または緑のサブ画素より幅の狭い青いサブ画素を有することが可能である（必須ではない）。これから分かるように、隣接する2列の青のサブ画素のカラムは、相互接続604を通じて同じカラム・ドライバを共有してもよい（可能性としてはデータ値の共有を避けるために適切に再配置された青のサブ画素のTFTを伴う）。

【0021】

2×1ドット反転を実行する標準のカラム・ドライバで、青いサブ画素の列606がすぐ右の赤および緑のサブ画素の列と同じ極性を有することが分かる。このことは画像劣化（修正信号で補償することができる）を誘発する可能性があるが、劣化が色の暗い（例えば青）サブ画素の列に局所化される（従って人間の目に見えない）利点がある。

40

【図面の簡単な説明】

【0022】

本明細書に組み込まれるとともにその一部として構成される添付の図面は、本発明の典型的な実施態様および実施例を例示すると共に、本発明の原理を説明するために説明文を伴って用いられる。

【図1A】図1Aは、1×1ドット反転方式を備える従来のRGBストライプパネルを示している。

【図1B】図1Bは、1×2ドット反転方式を備える従来のRGBストライプパネルを示して

50

いる。

【図2】図2は、第1（行（ロー））方向に偶数の画素を伴う新規なサブ画素繰返し集団（repeating group）を有するパネルを示す。

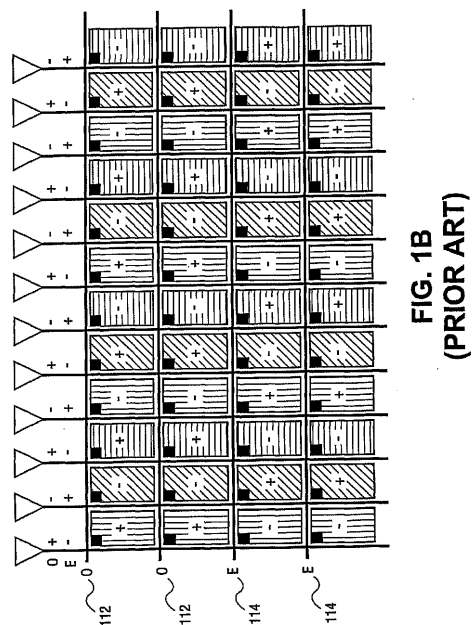
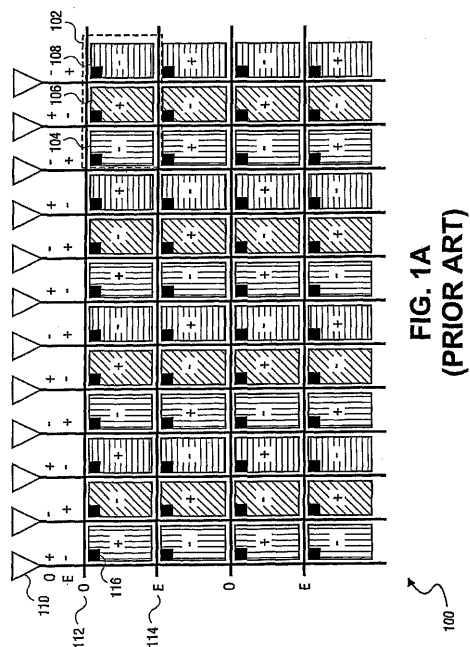
【図3】図3は、多数の標準ドライバ・チップを伴う図2の繰返し集団を有するパネルを示しており、そこにおいては、画像の劣化は青のサブ画素上に与えられる。

【図4】図4は、図3の多数のドライバ・チップのための位相関係を示している。

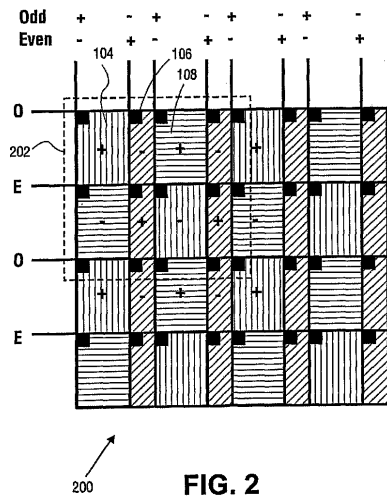
【図5】図5は、図2のサブ画素繰返し集団を有するパネルを示しており、そこにおいては、パネルを駆動しているドライバ・チップは4位相チップであって、画像の劣化は青のサブ画素上に与えられる。

【図6】図6は、2本の細い列（カラム）の青のサブ画素を有するサブ画素繰返し集団を備えるパネルを示しており、そこにおいては、画像劣化の実質的に全てもしくはほとんどがこの細い青のサブ画素の列上に与えられる。

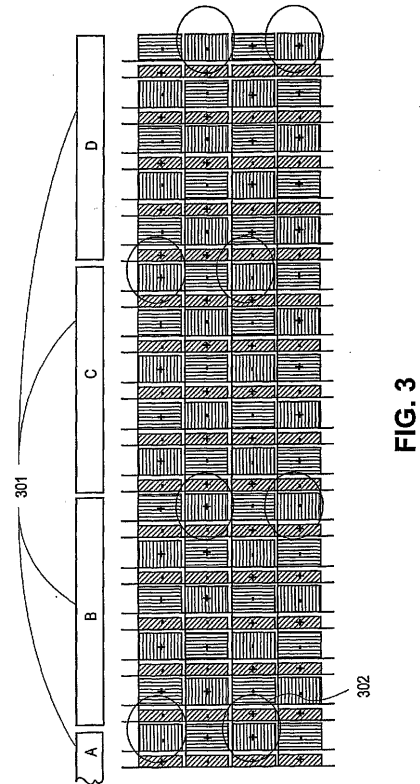
10



【 図 2 】



【 図 3 】

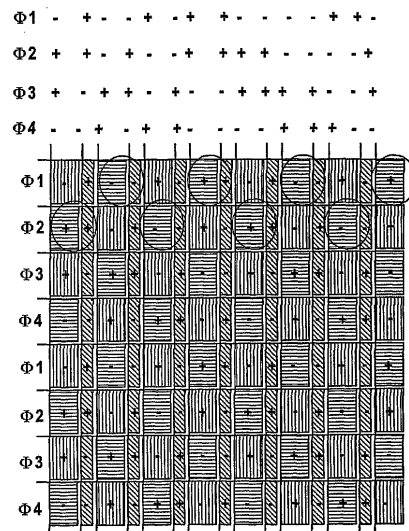


【 図 4 】

	301A	301B	301C	301D	
1	+	-	-	+
2	-	+	-	+
3	-	+	+	-
4	+	-	+	-

FIG. 4

【 図 5 】



【 図 6 】

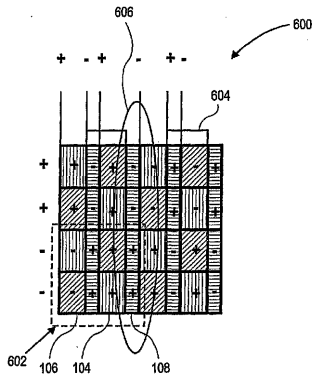


FIG. 6

【 国際調査報告 】

INTERNATIONAL SEARCH REPORT		International application No. PCT/US04/18036										
A. CLASSIFICATION OF SUBJECT MATTER IPC(7) : G09G 3/36, 5/00, 5/02, 5/10; H04N 3/14. US CL : 345/88, 96, 589, 613, 690, 694, 695, and 698; 348/273. According to International Patent Classification (IPC) or to both national classification and IPC												
B. FIELDS SEARCHED Minimum documentation searched (classification system followed by classification symbols) U.S. : 345/88, 96, 589, 613, 690, 694, 695, and 698; 348/273. Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched NONE Electronic data base consulted during the international search (name of data base and, where practicable, search terms used) EAST, WEST, PAJ. Search terms: sub-pixel, red, green, blue, polarity...												
C. DOCUMENTS CONSIDERED TO BE RELEVANT <table border="1"> <thead> <tr> <th>Category *</th> <th>Citation of document, with indication, where appropriate, of the relevant passages</th> <th>Relevant to claim No.</th> </tr> </thead> <tbody> <tr> <td>Y</td> <td>Pub. No.: US 2003/0090581 A1 (CREDELLE et al.), [0022]-[0025], [0028], and [0034]-[0039].</td> <td>1-36</td> </tr> <tr> <td>Y</td> <td>Pub. No.: US 2002/0015110 A1 (BROWN ELLIOTT), [0071]-[0078].</td> <td>1-36</td> </tr> </tbody> </table>			Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.	Y	Pub. No.: US 2003/0090581 A1 (CREDELLE et al.), [0022]-[0025], [0028], and [0034]-[0039].	1-36	Y	Pub. No.: US 2002/0015110 A1 (BROWN ELLIOTT), [0071]-[0078].	1-36	
Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.										
Y	Pub. No.: US 2003/0090581 A1 (CREDELLE et al.), [0022]-[0025], [0028], and [0034]-[0039].	1-36										
Y	Pub. No.: US 2002/0015110 A1 (BROWN ELLIOTT), [0071]-[0078].	1-36										
<input type="checkbox"/> Further documents are listed in the continuation of Box C. <input type="checkbox"/> See patent family annex.												
* Special categories of cited documents: <table border="0"> <tbody> <tr> <td>"A" document defining the general state of the art which is not considered to be of particular relevance</td> <td>"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention</td> </tr> <tr> <td>"E" earlier application or patent published on or after the international filing date</td> <td>"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone</td> </tr> <tr> <td>"L" documents which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)</td> <td>"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art</td> </tr> <tr> <td>"O" document referring to an oral disclosure, use, exhibition or other means</td> <td>"&" document member of the same patent family</td> </tr> <tr> <td>"P" document published prior to the international filing date but later than the priority date claimed</td> <td></td> </tr> </tbody> </table>			"A" document defining the general state of the art which is not considered to be of particular relevance	"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention	"E" earlier application or patent published on or after the international filing date	"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone	"L" documents which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)	"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art	"O" document referring to an oral disclosure, use, exhibition or other means	"&" document member of the same patent family	"P" document published prior to the international filing date but later than the priority date claimed	
"A" document defining the general state of the art which is not considered to be of particular relevance	"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention											
"E" earlier application or patent published on or after the international filing date	"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone											
"L" documents which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)	"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art											
"O" document referring to an oral disclosure, use, exhibition or other means	"&" document member of the same patent family											
"P" document published prior to the international filing date but later than the priority date claimed												
Date of the actual completion of the international search 01 September 2004 (01.09.2004)		Date of mailing of the international search report 03 NOV 2004										
Name and mailing address of the ISA/US Mail Stop PCT, Attn: ISA/US Commissioner for Patents P.O. Box 1450 Alexandria, Virginia 22313-1450 Facsimile No. (703)305-3230		Authorized officer Jennifer Nguyen Telephone No. 703-305-3225										

フロントページの続き

(51) Int.Cl.

F I

テーマコード(参考)

G 0 9 G	3/20	6 2 2 B
G 0 9 G	3/20	6 2 4 B
G 0 9 G	3/20	6 4 2 K
G 0 9 G	3/20	6 4 2 A
G 0 2 F	1/133	5 2 5
G 0 2 F	1/133	5 5 0

(81)指定国 AP(BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), EA(AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), EP(AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW

(74)代理人 100129698

弁理士 武川 隆宣

(74)代理人 100129676

弁理士 高 荒 新一

(74)代理人 100130074

弁理士 中村 繁元

(74)代理人 100135585

弁理士 西尾 務

(72)発明者 クレデリー, トーマス, ロイド

アメリカ合衆国 カルフォルニア州 9 5 0 3 7, モーガン ヒル, スコット ブラフ プレイス
4 0 7

(72)発明者 スチュアート, ロジャー, グリーン

アメリカ合衆国 カルフォルニア州 9 5 0 3 7, モーガン ヒル, オーク ビュー ドライブ
1 6 5 7 5

F ターム(参考) 2H093 NA16 NA34 NC34 NC49 NC59 NC65 ND07 ND16 NE10

5C006 AA22 AC11 AC26 AF41 AF50 BB16 BF25 FA23

5C080 AA10 BB05 CC03 DD03 DD06 DD10 EE29 EE30 FF11 JJ02

JJ05 JJ06

专利名称(译)	校正具有分开的蓝色子像素的新型液晶显示器的图像劣化		
公开(公告)号	JP2006527399A	公开(公告)日	2006-11-30
申请号	JP2006515263	申请日	2004-06-04
[标]申请(专利权)人(译)	克雷沃耶提公司		
申请(专利权)人(译)	克莱尔卷丝水泥有限公司		
[标]发明人	クレデリートーマスロイド スチュアートロジャーグリーン		
发明人	クレデリートーマスロイド スチュアートロジャーグリーン		
IPC分类号	G02F1/133 G09G3/36 G09G3/20 G09G5/00 G09G5/02 G09G5/10 H04N3/14		
CPC分类号	G09G3/3607 G09G3/3614 G09G3/3648 G09G3/3685 G09G2300/0452 G09G2320/0204 G09G2320/0209 G09G2320/0233		
FI分类号	G02F1/133.505 G09G3/36 G09G3/20.621.M G09G3/20.621.B G09G3/20.623.B G09G3/20.622.B G09G3/20.624.B G09G3/20.642.K G09G3/20.642.A G02F1/133.525 G02F1/133.550		
F-TERM分类号	2H093/NA16 2H093/NA34 2H093/NC34 2H093/NC49 2H093/NC59 2H093/NC65 2H093/ND07 2H093/ND16 2H093/NE10 5C006/AA22 5C006/AC11 5C006/AC26 5C006/AF41 5C006/AF50 5C006/BB16 5C006/BF25 5C006/FA23 5C080/AA10 5C080/BB05 5C080/CC03 5C080/DD03 5C080/DD06 5C080/DD10 5C080/EE29 5C080/EE30 5C080/FF11 5C080/JJ02 5C080/JJ05 5C080/JJ06		
优先权	10/456839 2003-06-06 US 10/696236 2003-10-28 US		
其他公开文献	JP4718454B2		
外部链接	Espacenet		

摘要(译)

该系统和方法公开了一种用于校正液晶显示面板上的图像劣化信号的系统和方法。由在第一方向上具有偶数子像素的子像素重复组构成的面板可能由于其上的不完美的点反转方案而具有寄生电容和其他信号误差。公开了用于特定子像素上的信号修改和错误定位的技术。

