

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第4002112号

(P4002112)

(45) 発行日 平成19年10月31日(2007.10.31)

(24) 登録日 平成19年8月24日(2007.8.24)

(51) Int.Cl.	F I
GO2F 1/1345 (2006.01)	GO2F 1/1345
GO2F 1/1343 (2006.01)	GO2F 1/1343
GO2F 1/1335 (2006.01)	GO2F 1/1335 500

請求項の数 15 (全 16 頁)

(21) 出願番号	特願2002-31638 (P2002-31638)	(73) 特許権者	000001960
(22) 出願日	平成14年2月8日(2002.2.8)		シチズンホールディングス株式会社
(65) 公開番号	特開2002-350892 (P2002-350892A)		東京都西東京市田無町六丁目1番12号
(43) 公開日	平成14年12月4日(2002.12.4)	(72) 発明者	神谷 潔
審査請求日	平成16年11月17日(2004.11.17)		東京都西東京市田無町六丁目1番12号
(31) 優先権主張番号	特願2001-81985 (P2001-81985)		シチズン時計株式会社内
(32) 優先日	平成13年3月22日(2001.3.22)		
(33) 優先権主張国	日本国(JP)	審査官	日夏 貴史

最終頁に続く

(54) 【発明の名称】 液晶表示装置

(57) 【特許請求の範囲】

【請求項 1】

各々電極を有する一対の基板をシール部で貼り合わせてその間に液晶層を挟持し、前記一対の基板のうち、どちらか一方の基板の一边側にのみ、前記一対の基板における各々の電極を駆動するための電極駆動ICを実装する液晶表示装置であって、

前記電極駆動ICを実装した基板に該電極駆動ICと他方の基板上の電極とを接続するための接続配線群を有し、

該接続配線群のうちの少なくとも一部の接続配線は前記シール部の内側に設けた画像表示部と前記シール部との間に配置してあって、これら画像表示部とシール部との間の接続配線は大部分が前記他方の基板上の電極と交差し、

該接続配線と前記他方の基板上の電極とをシール部にて電氣的に接続した液晶表示装置において、

前記画像表示部とシール部の間での前記接続配線と前記他方の基板上の電極との交差点に生じるオン表示状態を見えにくくする手段を設けたことを特徴とする液晶表示装置。

【請求項 2】

請求項 1 に記載の液晶表示装置において、

前記接続配線のうち前記画像表示部と前記シール部との間に配置するのでないものを、前記シール部が被覆する領域内に配置することを特徴とする液晶表示装置。

【請求項 3】

請求項 1 に記載の液晶表示装置において、

10

20

前記画像表示部とシール部の間での前記接続配線と前記他方の基板上の電極との交差部のオン表示状態を見えにくくする手段として、前記電極が、前記交差部では、前記画像表示部内よりも細く形成されていることを特徴とする液晶表示装置。

【請求項 4】

請求項 1 に記載の液晶表示装置において、

前記画像表示部とシール部の間での前記接続配線と前記他方の基板上の電極との交差部のオン表示状態を見えにくくする手段として、前記画像表示部とシール部との間に遮蔽物を有することを特徴とする液晶表示装置。

【請求項 5】

請求項 4 に記載の液晶表示装置において、

前記遮蔽物は低反射の金属であることを特徴とする液晶表示装置。

【請求項 6】

請求項 4 に記載の液晶表示装置において、

前記遮蔽物は黒色の樹脂であることを特徴とする液晶表示装置。

【請求項 7】

請求項 4 に記載の液晶表示装置において、

前記遮蔽物は印刷物であることを特徴とする液晶表示装置。

【請求項 8】

請求項 1 に記載の液晶表示装置に反射層を設けるものにおいて、

前記画像表示部とシール部の間での前記接続配線と前記他方の基板上の電極との交差部のオン表示状態を見えにくくする手段として、該反射層の配置領域を、前記画像表示部を覆うのみで、画像表示部とシール部との間には張り出さない範囲に限ることを特徴とする液晶表示装置。

【請求項 9】

請求項 1 に記載の液晶表示装置に偏光板を設けるものにおいて、

前記画像表示部とシール部の間での前記接続配線と前記他方の基板上の電極との交差部のオン表示状態を見えにくくする手段として、該偏光板の配置領域を、前記画像表示部を覆うのみで、画像表示部とシール部との間には張り出さない範囲に限ることを特徴とする液晶表示装置。

【請求項 10】

請求項 1 に記載の液晶表示装置において、

前記画像表示部とシール部の間での前記接続配線と前記他方の基板上の電極との交差部のオン表示状態を見えにくくする手段として、前記接続配線が低反射の Cr 層を有することを特徴とする液晶表示装置。

【請求項 11】

請求項 1 に記載の液晶表示装置において、

前記一対の基板は、前記電極駆動 IC の実装側を除き、前記シール部で切断されていることを特徴とする液晶表示装置。

【請求項 12】

請求項 1 に記載の液晶表示装置において、

前記一対の基板における各々の電極は、信号電極と走査電極であり、前記電極駆動 IC は、前記信号電極を駆動するための少なくとも一個の信号電極駆動 IC と、前記走査電極を駆動するための少なくとも一個の走査電極駆動 IC であることを特徴とする液晶表示装置。

【請求項 13】

請求項 12 に記載の液晶表示装置において、

前記走査電極駆動 IC は複数個であり、前記信号電極駆動 IC を挟むように配置していることを特徴とする液晶表示装置。

【請求項 14】

請求項 12 に記載の液晶表示装置において、

前記走査電極駆動 I C が揺動電源で駆動されることを特徴とする液晶表示装置。

【請求項 1 5】

請求項 1 3 に記載の液晶表示装置において、

前記複数の走査電極駆動 I C は 2 個の走査電極駆動 I C であり、前記走査電極は複数本配置され、2 個の走査電極駆動 I C のうち、一方の走査電極駆動 I C と奇数本目に配置された走査電極とを接続し、他方の走査電極駆動 I C と偶数本目に配置された走査電極とを接続することを特徴とする液晶表示装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

10

本発明は、液晶表示装置の電極駆動 I C と走査電極あるいは信号電極との接続方法に関する。

【0002】

【従来の技術】

携帯電話器などの小型表示体には、スーパー・ツイステッド・ネマティック（以下 S T N と称する）液晶表示装置が最も広く採用されている。とくに携帯電話器では外装の小型化と画像表示部の大型化が同時に求めているため、液晶表示装置構造や電極駆動 I C で工夫する必要がでてきた。最近では画素数が増加し、カラーや階調も表示ようになってきたため、大型液晶パネルの電極駆動 I C 配置と同様に、携帯電話器用の小型液晶パネルの 2 辺にそれぞれ走査電極駆動 I C と信号電極駆動 I C を配置したものも現れてきた。しかし、この構成は液晶パネルの対称性が崩れるためデザイン上好まれてはいない。

20

【0003】

そこで、走査電極駆動回路と信号電極駆動回路、および画像メモリや表示制御回路を一つの電極駆動 I C 内に作り込んだワンチップ型電極駆動 I C を用いる方法、または一方の基板の一边側に駆動回路のすべてを実装する方法が使用され始めた。

【0004】

図 9（A）、（B）、（C）および（D）を用いて、ワンチップ型電極駆動 I C を使用した液晶表示装置における従来例の部材配置と配線状況を説明する。図 9 では電極駆動 I C 6 2 をガラス上に実装している。このように電極駆動 I C を基板上に実装する方法（チップオンボードとも呼ばれる。またガラス基板の場合にはチップオンガラスと呼ばれ、以下 C O G と称する。）がしばしば採用される。図 9 は、ワンチップ型電極駆動 I C 6 2 を C O G で実装した液晶パネルの模式図であり、（A）は正面からみた場合の部材配置、（B）は側面からみた場合の部材配置、（C）は電極および接続配線の配置、（D）は電極と接続配線の接続領域を覆ってシールを形成した状態を示している。

30

【0005】

図 9（A）および（B）で部材配置を説明する。上ガラス 6 1 の背面に電極駆動 I C 6 2 と下ガラス 6 3 と接続用のフィルム（フレキシブル・プリントッド・サーキットと呼ばれる、以下 F P C と称する）6 4 が貼りついている。なお偏光板等の光学的な部材は省略した。

【0006】

40

図 9（C）において配線状況を説明する。ここで破線は繰り返しを示している（以下同様）。下ガラス 6 3 上には、点線で示した電極である走査電極 6 5 が、I T O で形成されている。上ガラス 6 1 の背面には、実線で示した電極である信号電極 6 6 と、F P C 6 4 に接続するための配線 6 8、および走査電極 6 5 と電極駆動 I C 6 2 の電極駆動端子とを接続するための接続配線 6 7 が I T O で形成されている。電極駆動 I C 6 2 の端子面と上ガラス 6 1 の接続部は、異方性導電フィルム（アニソトロピック・コンダクティブ・フィルムと呼ばれる。以下と A C F 称する。）を挟んで電気的な接続をとっている。同様に F P C 6 4 上の配線（図示せず）と配線 6 8 も接続部 6 1 1 で A C F により接続をとっている。接続配線 6 7 と走査電極 6 5 は接続領域 6 1 0 で電氣的に接続する。電極駆動 I C 6 2 の左側の走査電極駆動端子は画像表示部 6 1 2 の上側半分に配置された走査電極 6 5 と

50

接続しており、右側の走査電極駆動端子は画像表示部 6 1 2 の下側半分に配置された走査電極 6 5 と接続している。なお信号電極 6 6 と走査電極 6 5 の交差部が個々の画素であり、これら画素が有効な表示データを表示する領域が、画像表示部 6 1 2 に相当する。

【0007】

図 9 (D) において、画像表示部 6 1 2 をシール 6 9 が取り囲んでいる。走査電極 6 5 と接続配線 6 7 の交差部が接続領域 6 1 0 であり、シール部 6 9 内に存在する。シール部 6 9 には異方性導電粒が混入してあるので、この接続領域 6 1 0 で走査電極 6 5 と接続配線 6 7 とを接続する。電極駆動 IC 6 2 の下辺側の走査電極駆動端子用の接続配線 6 7 は、シール部 6 9 の上辺の接続領域 6 1 0 で走査電極 6 5 と接続している。電極駆動 IC 6 2 の上辺側の走査電極駆動端子用の接続配線 6 7 は、シール部 6 9 の左辺（ないし右辺）
10

【0008】

図 9 (D) では接続配線がシール部より外側に設置してある。

【0009】

ここでは、電極駆動 IC を設置した基板に信号電極と接続配線を配置し、この接続配線と走査電極とを接続する従来例を示したが、例えば、電極駆動 IC を設置した基板に走査電極と接続配線とを配置し、この接続配線と他方の基板に配置した信号電極を接続する場合もある。

【0010】

初期の携帯電話用液晶表示パネルのように表示桁数が少ない場合は、電極駆動 IC を実装した箇所を画像表示部の上辺側とすると、画像表示部の上辺だけに接続配線を設置すれば、走査電極駆動 IC と走査電極との接続が可能であった。しかし接続配線 6 7 のピッチに比べ接続領域 6 1 0 のピッチを大きくしなければならないため、表示桁数が多い場合は、画像表示部上辺からの引き出しだけでは接続に必要な領域が足りなくなる。よって、図 9 (C) のように、画像表示部の左右の辺側からも接続配線を引き回さねばならなくなっている。
20

【0011】

【発明が解決しようとする課題】

前述のように携帯電話器用の液晶表示装置は常にガラス外形の小型化が求められている。一方、表示情報量が増加し、液晶表示装置の走査電極数が増加したため、接続配線領域を広くすることが必要になり、ガラス外形が大きくなってしまった。さらに、一對の基板をシール材にて貼り合わせるが、シール材を設置するシール部と接続配線領域との位置関係を考慮しなければ、生産性が低下するのではないか、という懸念も課題となる。つまり、液晶表示装置を製造する際には、大きな一對の基板を貼り合わせ、複数個の液晶表示装置を切り出す方法が使用されるが、接続領域をシール部の外側に設けると、液晶表示装置を切り出すための切断部が、接続領域の近傍で行われることになる。切断部では基板のひび割れや、異物が発生しやすく、接続領域に断線などの悪影響を及ぼしかねない。
30

【0012】

そこで本発明の目的は、基板上の電極との接続と接続配線の配置を工夫し、ガラス外形を小型化した液晶表示装置を提供することである。さらに電極駆動 IC の配置を考慮し、
40

【0013】

【課題を解決するための手段】

上記の目的を達成するため、本発明は一對の基板をシール部にて貼り合わせ、一對の基板のうち、どちらか一方の基板には、電極駆動 IC と走査電極または信号電極とを接続するための接続配線を有し、接続配線と他方の基板における走査電極または信号電極とを、シール部にて接続することを特徴としている。また、この電極駆動 IC は一方の基板の、一辺側にすべて配置されていることが望ましい。

【0014】

さらに、この接続配線を、画像表示部とシール部との間に配置することを特徴としてい
50

る。またシール部より外側に接続配線を配置しても、シール部内に前記接続配線を配置していても良い。

【0015】

接続配線を画像表示部とシール部との間に配置する場合には、画像表示部とシールの間において、走査電極用の接続配線と走査電極の交差部のオン表示を目立たなくするか、見えなくする手段を有することが望ましい。例えば接続配線と交差する走査電極または信号電極は、交差している部分を細くする、あるいは画像表示部とシール部との間で、かつ視認側の基板に遮蔽物を備えても良い。この遮蔽物としては、低反射率の金属を設置したり、黒色の樹脂などを設置するのが望ましい。

【0016】

その他、画像表示部とシール部との間の箇所を除いて、画像表示部にのみ、反射板ないし反射層を設置するか、あるいは偏光板を設置しても同等な効果が得られる。また、接続配線を低反射のC rで形成すると、接続配線自体が目立たなくなる。

【0017】

また、電極駆動ICが、少なくとも一個の信号電極駆動ICと少なくとも一個の走査電極駆動ICであるのが好ましく、さらに好ましいのは、走査電極駆動ICが複数個であり、前記信号電極駆動ICを挟むように配置している構成とする
ことである。

【0018】

その際には、走査電極は複数本配置してあるので、2個の走査電極駆動ICのうち、一方の走査電極駆動ICと奇数本目に配置された走査電極とを接続し、他方の走査電極駆動ICと偶数本目に配置された走査電極とを接続することが好ましい。また、走査電極駆動ICが揺動電源で駆動されることを特徴としている。

【0019】

【発明の実施の形態】

〔第1の実施の形態〕

以下、発明の実施の形態を説明する。図1では部材の配置と基板上の配線の特徴を説明する。図1は液晶表示装置の模式図であり、(A)が正面からみた場合の部材配置、(B)は側面からみた場合の部材配置、(C)は電極配線、(D)は走査電極に関する配線を示している。図1の(A)および(B)で示したように、基板である上ガラス1の背面には、電極駆動ICである信号電極駆動IC2と走査電極駆動IC3、4とが設置され、さらに他の基板である下ガラス5とFPC6が貼りついている。なお偏光板等の光学的な部材は省略した。上ガラス1の上辺がCOGによる実装領域である。ここに信号電極駆動IC2を挟むようにして左右の走査電極駆動IC4、3が配列している。

【0020】

図1(C)において配線の特徴を述べる。上ガラス1と下ガラス5とは、シール材によってシール部15で張り合わされ、上下のガラス間には液晶層が挟持されている。走査電極11は下ガラス5上に形成されているので点線で示した。上ガラス1の背面には、信号電極13と、信号電極駆動IC2と外部回路との接続をとるための配線7、走査電極駆動IC3、4の揺動電源用の配線8、信号電極駆動IC2と走査電極駆動IC3、4との間の配線9、および走査電極駆動IC3、4の走査電極駆動端子から走査電極11までの接続配線10がITOで形成されている。

【0021】

信号電極駆動端子(図示せず)は、信号電極駆動IC2の下辺に配列しており、上ガラス1上のITO配線で直に信号電極13と接続している。上ガラス1の上端側では、配線7、8のFPC接続部があり、これらが配列している。走査電極駆動IC3、4の3本の配線8は、揺動電源VDD、VCC、VSSに対応している。配線9は、信号電極駆動IC2から走査電極駆動IC3、4に出力されるものであり、3本の線は配線9が3種に分類できることを示している。1本は液晶駆動のグランドレベルとなる休止電圧Vmに対応し、もう1本は走査電極駆動IC3、4内のレベルシフタを動作させるためのシステム電

10

20

30

40

50

源Vd1、Gndに対応する。残りの1本はクロック信号LOAD、スタート信号FR、極性制御信号DF、およびリセット信号、休止制御信号からなる制御信号に対応する。なお信号電極駆動IC2は、画像メモリと表示制御回路を持っており、また走査電極駆動IC3、4を制御している。

【0022】

接続配線10は、シール部15にある接続領域12で、走査電極11と電氣的に接続している。シール部15にはACFを用いている。このとき接続領域12は画像表示部14からみて接続配線10の外側にある。走査電極駆動IC3、4の走査電極駆動端子（図示せず）は、画像表示部14側と上ガラス1のエッジ側に配列している。画像表示部14の1、3、5、…番目の走査電極11は左側の走査電極駆動IC4と接続している。同様に、
10
画像表示部14の2、4、6、…番目の走査電極11は右側の走査電極駆動IC3と接続している。このように2個の走査電極駆動ICを信号電極駆動ICの両側に用いたときには、奇数本目に配置された走査電極と一方の走査電極駆動ICと、偶数本目に配置された走査電極と他方の走査電極駆動ICとを接続することによって、隣り合う走査電極は別個の走査電極駆動ICに接続されることになり、走査電極駆動ICの個体差が目立ちにくくなる。

【0023】

図1（D）において走査電極11に関わる配線の説明を追加する。走査電極駆動IC3より引き出されている接続配線10は、シール部15の内側、つまりシール部15と画像表示部14との間を通っている。そしてシール部15内の接続領域12で走査電極11に
20
接続している。シール部15の外側には配線がなく、上基板と下基板はシール部で切断されているので、上ガラス1の外形と、シール部15の左右および下辺の外形が一致している。

【0024】

通常、液晶表示装置を製造する場合には、大型の一对の基板をシール部にて貼り合わせ、それぞれの箇所で切り出して、既にシール部で貼り合わされた複数個の液晶セルを作成する。このように、シール部で切断すると、大きなガラス（マザーガラス）から単個の液晶セルを分離するときの外形公差が小さくなる。ガラスに傷をつけ、そのガラスを割る装置（スクライバーとも呼ばれる。）を使用する場合、シール部より少し離れ、例えば上ガラスだけを割ると各辺で概ね0.5mm程度の欠けが生じる。一方、本実施の形態では、
30
シール部15があるため欠けが0.1mm以内になる。この分だけ接続配線10を配置する領域を小さくできるので、液晶表示装置の外形を小さくすることができる。

【0025】

図2において接続領域12周辺の配線形状の特徴を説明する。図2は接続領域12周辺のITO配線の拡大図である。なお図中および説明のなかで使用した図1と共通の番号は、同じ部材であることを示している（以下同様）。実線で示した接続配線10の端部202は、上ガラス1側の接続領域12となっている。点線で示した走査電極11の端部203は下ガラス5側の接続領域12である。走査電極11と接続配線10の交差部において、走査電極11は細い部分204を持っている。また走査電極11は画像表示部14では、太い部分205持つ。このように走査電極11は画像表示部14内よりも、画像表示部
40
以外では細く形成されている。接続配線10のピッチは40μmであり、接続領域12の面積は0.1平方mmとした。

【0026】

図1（C）の説明のなかで、走査電源駆動IC3、4が揺動電源VDD、VCC、VSSで駆動されていると記載したが、揺動電源を採用した理由は、走査電極駆動IC3、4を小型化させるためである。そこで図3により本実施の形態で使用した揺動電源を説明する。

【0027】

図3は揺動電源の波形図である。信号電極駆動IC2が作成した極性制御信号DFは、液晶表示装置の交流駆動の極性を制御する信号であり、周期的に反転している。これは外
50

部回路から供給されるシステム電源で動作しており、そのロジック振幅は、上側が電圧 V_{d1} 、下側がグランド電圧 Gnd である。この極性制御信号 DF の増幅と電圧クランプで揺動電源 VDD 、 VCC 、 VSS を作成する。点線で示した電圧 Gnd 、 V_m 、 V_{d1} 、 V_{c01} 、 V_h は、それぞれグランド電圧、休止電圧、システム電源の電圧、信号電極駆動の上側の電圧、選択パルス用の高電圧である。上側の揺動電源 VDD は、方形波で極性制御信号 DF と反転関係にある。この波形の最高値が電圧 V_h 、最低値が電圧 V_{c01} である。ロジック用の揺動電源 VCC は、揺動電源 VDD と同形状の方形波であり、最高電圧が電圧 V_{d1} にクランプされている。同様に揺動電源系のグランドに相当する揺動電源 VSS は、揺動電源 VDD と同形状の方形波であり、最高電圧がグランド電圧 Gnd にクランプされている。

10

【0028】

ここで休止電圧 V_m は揺動電源には直接的な関係を持たないが、液晶パネル駆動の基準電圧であるため明示している。また休止電圧 V_m は、信号電極駆動の上側の電圧 V_{c01} と、信号電極駆動の下側の電圧 Gnd （グランド電圧を信号電極駆動波形の下側の電圧として使用している）との中間値である。システム電源の電圧 V_{d1} は $2.5V$ である。また本実施形態では走査電極数が 128 本であり、最初に提案された電圧平均化法であるオルト・プレシュコ・テクニック（以下 APT と称する）を使用している。この方法は、走査電極駆動回路から出力される高電圧の選択パルスと、信号電極駆動回路から出力される低電圧の信号電極駆動波形を組み合わせて、画素の駆動波形を作成するものである。そこで信号電極駆動用の上側の電圧 V_{c01} が概ね $3V$ 、休止電圧 V_m が概ね $1.5V$ 、高電圧 V_h が概ね $15V$ 程度になっている。

20

【0029】

図4において、信号電極駆動 $IC2$ が作成する制御信号と、電極駆動波形との関係を説明する。図4は制御信号と電極駆動波形の波形図である。クロック信号 $LOAD$ 、スタート信号 FR 、極性制御信号 DF は、信号電極駆動 $IC2$ が出力する制御信号であり、ロジックレベルはシステム電源の電圧 V_{d1} とグランド電圧 Gnd である。信号電極駆動 $IC2$ における m 番目の信号電極駆動端子の出力波形 COL_m も 2 値波形であるが、上側が電圧 V_{c01} 、下側がグランド電圧 Gnd になっている。前述のように休止電圧 V_m は電圧 V_{c01} とグランド電圧 Gnd の中間電圧である。上側の揺動電源 VDD は、最高電圧が高電圧 V_h 、最低電圧が電圧 V_{c01} で極性制御信号 DF と反転関係にある。ロジック用の揺動電源 VCC とグランド用の揺動電源 VSS は割愛した。1、2、3、4番目の走査電極 $ROW0$ 、 $ROW1$ 、 $ROW2$ 、 $ROW3$ の駆動波形は、それぞれの選択期間に選択パルスがあり、残りの期間は休止電圧 V_m となっている。各走査電極 $ROW0$ 、 $ROW1$ 、 $ROW2$ 、 $ROW3$ は、それぞれ左側の走査電極駆動 $IC4$ における 64 番目の出力端子 $OUT63L$ 、右側の走査電極駆動 $IC3$ における 1 番目の出力端子 $OUT0R$ 、左側の走査電極駆動 $IC4$ における 63 番目の出力端子 $OUT62L$ 、右側の走査電極駆動 $IC3$ における 2 番目の出力端子 $OUT1R$ と接続している。

30

【0030】

揺動電源 VDD 、 VCC 、 VSS で動作する走査電極駆動 $IC3$ 、 4 を制御するため、システム電源系のクロック信号 $LOAD$ 、スタート信号 FR 、極性制御信号 DF は、走査電極駆動 $IC3$ 、 4 に内蔵されたレベルシフタで揺動電源系に電圧変換される。この電圧変換は以下のように 2 つのステップを踏む。先ず各制御信号 $LOAD$ 、 FR 、 DF を、ハイレベルが電圧 V_{d1} 、ローレベルがグランド用の揺動電源 VSS になるようにレベルシフトする。次に、ハイレベルがロジック用の揺動電源 VCC 、ローレベルがグランド用の揺動電源 VSS になるようレベルシフトする。この結果、システム電源系の制御信号 $LOAD$ 、 FR 、 DF は、ハイレベルがロジック用の揺動電源 VCC 、ローレベルがグランド用の揺動電源 VSS である揺動電源系にレベルシフトされる。走査電極駆動 IC 内ではロジック用の揺動電源 VCC とグランド用の揺動電源 VSS の電位差は小さい値で一定（ $2.5V$ ）なので、走査電極駆動 $IC3$ 、 4 の制御ロジック回路には低電圧回路が使用される。

40

50

【0031】

本実施の形態の液晶表示装置は線順次駆動なので、 m 番目の信号電極の表示データはクロック信号LOADの立ち下がりエッジと同期して切り替わる。このとき信号電極駆動波形COL m は表示データと極性制御信号DFの排他論理和となっている。

【0032】

走査電極駆動IC3、4は、スタート信号FRがハイレベルになったことを検出すると、クロック信号LOADの立ち下がりエッジに同期して順番に走査電極の選択タイミングを発生する。このとき左側の走査電極駆動IC4はこのスタート用のタイミングを基準に、0、2、4、…周期に選択パルスを出力し（偶数周期、逆順選択）、右側の走査電極駆動IC3は、1、3、5、…周期に選択パルスを出力する（奇数周期、正順選択）。また走査電極駆動IC3、4の出力端子は、上側の揺動電源VDD、グランド用の揺動電源VSS、休止電圧Vmの三つの電圧から一つの電圧を選択するスイッチとして機能している。選択期間において各出力端子は、極性制御信号DFがハイレベルのときに揺動電源VSS、極性制御信号DFがローレベルのときには揺動電源VDDを出力する。また走査電極を選択しない期間において各出力端子は休止電圧Vmを出力する。第0周期では、極性制御信号DFがハイレベルなので1番目の走査電極ROW0に揺動電源VSSが出力される。このとき揺動電源VSSは下側に揺動しているため、走査電極ROW0に現れる電圧波形は下側に大きな振幅を持つ選択パルス（負極性）となる。同様に、1、2番目の周期では、2、3番目の走査電極ROW1、ROW2の駆動波形に負極性の選択パルスが現れる。3番目の周期では極性制御信号DFが反転するので、4番目の走査電極ROW3に正極性（波高値がVh）の選択パルスが現れる。

【0033】

揺動電源を使用する走査電極駆動IC3、4の高電圧部は、揺動電源VDD、VSSの差の電圧（Vhに等しい）が印加されている。一方、正極性および負極性の選択パルスは休止電圧Vmを中心に $\pm(Vh - Vm)$ の値となっている。このように揺動電源で駆動される走査電極駆動IC3、4には、選択パルス振幅（ $2 \times (Vh - Vm)$ ）のほぼ半分の電圧（Vh）だけが印加されている。この結果、選択パルス振幅に等しい耐圧が必要な走査電極駆動ICに比べると、揺動電源で駆動される走査電極駆動IC3、4は耐圧を半減でき面積がほぼ $1/4$ となる。また交流駆動を達成するため極性反転信号DFはスタート信号FRに対し、フレーム単位で位相がずれるように反転周期を設定する必要がある。各画素の駆動波形は、その画素の走査電極駆動波形と信号電極駆動波形の差をとったものである。

【0034】

走査電極11と、この走査電極11以外の走査電極に接続する接続配線10における交差部の液晶層は電圧が印加される。これを、 n 番目の走査電極11と $(n+2)$ 番目の接続配線10の交差部における挙動として説明する。まず n 番目の走査電極11が選択されると、この期間では $(n+2)$ 番目の接続配線10は休止電圧Vmなので、この交差部には選択パルスに相当する電圧が印加される。次に $(n+2)$ 番目の走査電極11が選択されるタイミングにおいて、 n 番目の走査電極11には休止電圧Vmが印加されている一方で $(n+2)$ 番目の接続配線10には選択パルスが印加される。そこでこの交差部には再び選択パルスに相当する電圧が印加される。このように1フレーム期間で2回この交差部が選択されることになり、交差部はオン表示状態になる。

【0035】

図2で示したように、交差部の走査電極11を細くして面積を小さくし、この部分がオン表示状態となっても目立ちにくくしているが、さらに効果的にこのオン表示状態を目立ちにくくする手段を図5において説明する。

【0036】

図5(a)は、走査電極用の接続配線10と走査電極11の交差部のオン表示を目立たなくするか見えなくする手段として、遮蔽物を設置した例を示す液晶表示装置の平面図である。本実施の形態では、少なくとも画像表示部14とシール部15の間に遮蔽物51を

10

20

30

40

50

施した。ここでは、画像表示部 1 4 の外側に、遮蔽物 5 1 として非透過性の樹脂を印刷した。これは反射型液晶表示装置でも透過型液晶表示装置でも有効な方法である。本実施例では視認者側の基板のシール部 1 5 にも遮蔽物 5 1 を施したが、視認者側からみて画像表示部 1 4 とシール部との間に、少なくともこのような印刷物が設置してあれば、どこに印刷物を設置しても構わない。

【0037】

図 5 (b) は、図 5 (a) の要部断面図である。左右の端部では上から、遮蔽物 5 1 として印刷物 5 0、偏光板 5 2、上ガラス 1、シール部 1 5、下ガラス 5 が順番に積層している。印刷物 5 0 は偏光板 5 2 にスクリーン印刷したものである。また樹脂を電着法など、公知な別の方法で設置しても良い。

10

【0038】

その他の遮蔽物として、少なくとも画像表示部とシール部 1 5 の間にブラックマトリクスを設置しても良い。これを図 5 (c) で説明する。図 5 (c) は図 5 (a) の要部断面図であり、遮蔽物として、ブラックマトリクス 5 4 を配置している。左右の端部では上から、偏光板 5 2、上ガラス 1、シール部 1 5、下ガラス 5 が順番に積層している。上ガラス 1 の下面にあるブラックマトリクス 5 4 は、画像表示部 1 4 とシール部 1 5 の間に遮蔽物 5 1 として存在する。本実施の形態では、ブラックマトリクス 5 4 を低反射の金属で形成し、上ガラス側から視認すると、黒く表示される。なお図 5 (b) および図 5 (c) で使用した偏光板 5 2 は、偏光板と位相差板が積層されているものを用いても構わない。

【0039】

20

その他の手段として反射型液晶表示装置では、画像表示部 1 4 とシール 1 5 の間にある反射層を除去してもオン表示が見えにくくなる。つまり画像表示部のみに反射層を設ける。これを図 6 (a) と図 6 (b) で説明する。図 6 (a) は画像表示部 1 4、シール部 1 5 の配置を示すための液晶表示装置の平面図である。図 6 (b) は、画像表示部 1 4 とシール 1 5 の間には、反射層を除去し、オン表示が見えにくくした液晶表示装置の要部断面図である。

【0040】

図 6 (b) に示すように、画像表示部 1 4 では、上から偏光板 5 2、上ガラス 1、反射層 5 3、下ガラス 5 と設置され、画像表示部 1 4 以外の箇所である左右の端部では、上から偏光板 5 2、上ガラス 1、シール部 1 5、下ガラス 5 となっている。偏光板 5 2 は上ガラス 1 の端部まで広がっている一方、反射層 5 3 は画像表示部 1 4 と同じ形状になっている。このように画像表示部 1 4 と同じ位置にのみ反射層 5 3 を配置すれば、画像表示部 1 4 以外の反射光は視認者には視認できず、結果的に画像表示部とシール部との間にあるオン表示が見えにくくなる。本実施の形態では、反射層 5 3 を下ガラス 5 の上面に配置したが、下ガラス 5 の下面で画像表示部 1 4 と同じ位置にのみ反射板を設けても同様の結果になる。

30

【0041】

また、画像表示部 1 4 とシール 1 5 の間に偏光板を設置しない手段を用いることもできる。これについて図 6 (c) で説明する。図 6 (c) は、画像表示部 1 4 と偏光板 5 2 を同形状にしオン表示が見えにくくした図 6 (a) の要部断面図である。図 6 (c) に示すように、画像表示部 1 4 では、上から偏光板 5 2、上ガラス 1、反射層 5 3、下ガラス 5 と設置され、画像表示部 1 4 以外の箇所である左右の端部では、上から上ガラス 1、シール部 1 5、反射層 5 3、下ガラス 5 となっている。なお反射層 5 3 はシール部 1 5 近傍まで広がっているが、画像表示部 1 4 と同じ位置にのみ偏光板 5 2 を配置すれば、つまり画像表示部 1 4 以外の箇所には偏光板を設置しなければ、画像表示部 1 4 以外の反射光は視認者には視認できず、結果的に画像表示部とシール部との間にあるオン表示が見えにくくなる。

40

【0042】

次にオン表示が見えにくくする別の手段について、図 7 を用いて説明する。図 7 は図 1 (D) の右上と右下付近の拡大図である。図 1 と同様となる部材については同じ符号を用

50

いている。電極駆動 IC の配置は図 1 (D) における各電極駆動 IC の配置と同じである。図 1 で説明したとおり、走査電極駆動 IC 3、4 の走査電極駆動端子から走査電極 11 までの接続配線 10 が、ITO で形成されている。走査電極 11 と接続配線 10 との接続は、シール部内に設けられた接続領域 202 で電氣的に接続される。

【0043】

図 7 において、上ガラスの液晶層側の面には、信号電極 13、接続配線 10、ベタパターン領域 C3 が設けられている。下ガラスの液晶層側の面には、走査電極 11 (点線部) が設けられている。信号電極 13 と走査電極 11 の各交差部が画素であり、画素全体が画像表示部である。信号電極 13 において、シール (図示せず) と画像表示部の間の領域、および画像表示部内の画素と画素の境界部 (画素間 C2) には、低反射クロム (Cr) 層を形成し、ITO と Cr 層を積層させた。よって、画素部 C1 では ITO だけになっている。シールと画像表示部の間にある接続配線 10 は、接続領域 202 を除いて、ITO と低反射クロムが積層配置している。また接続配線 10 は、接続領域 202 の近傍で幅が太くなっており、接続領域 202 にて、走査電極 11 とシール内に存在する導電粒子を介して電氣的に接続している。また、図 7 では、接続配線 10 は 5 本だけ図示しているが、画素数によって接続配線の数決定されるのは言うまでもない。

【0044】

画像表示部の下側部周辺、つまり信号電極 13 も接続配線 10 も存在しない領域には、低反射クロム層でできたベタパターン領域 C3 を設けた。なお低反射クロムは従来から画素間の光漏れを防止するためブラックマトリクスとして使用されていた金属である。

【0045】

以上のように、上ガラスの液晶層側では、信号電極 13 や接続配線 10 の隙間を除き画像表示部とシールの間の領域に低反射クロム層が形成され、この低反射クロム層によって、接続配線 10 による不必要なオン表示を覆い隠している。また、ベタパターン領域 C3 に低反射クロム層がないと、ベタパターン領域 C3 の黒味と低反射クロム層がある接続配線 10 の領域の黒味が異なってしまう、表示品質を損ねる。そこで接続配線 10 の領域以外の画像表示部とシールの間の領域にも低反射クロム領域を設けている。接続配線 10 は幅を 20 μm から 50 μm 程度にすることが多いので、駆動電極 IC から走査電極 11 までの抵抗が大きくなりやすい。この抵抗が大きくなると走査電極 11 の駆動波形の変形も大きくなるので、クロストークなど画質劣化が問題になってくる。低反射クロムは ITO に比ベシ抵抗が 1/10 程度なので接続配線の抵抗削減にも効果がある。また信号電極上の画素間 C2 にも低反射クロム領域を設け、画素間の光漏れを低減しているのでコントラストが向上する。なおこの画素間 C2 の低反射クロム領域は、シール部と画像表示部との間に設けた低反射クロム層と同時に形成するので、製造上有利である。

【0046】

[第 2 の実施の形態]

図 8 に他の実施の形態を示す。図 1 と同様の部材については同じ符号を用いている。図 8 の電極駆動 IC の配置は図 1 (D) における各電極駆動 IC の配置と同じである。走査電極 11 は図中に示したが、信号電極は省略した。図 1 で説明したとおり、走査電極駆動 IC は揺動電源によって駆動される。走査電極駆動 IC 3、4 の走査電極駆動端子から走査電極 11 までの接続配線 10 のうち、走査電極 11 と交差しないものが、シール部 15 に ITO で形成されており、交差するものがシール部 15 と画像表示部 14 との間に設置してある。また、このように画像表示部 14 とシール部 15 との間にも接続配線 10 を設置した場合には、先の実施の形態で示したように、オン表示を見えにくくする手段を講じるのが良い。

【0047】

【発明の効果】

走査電極あるいは信号電極と接続配線とを、シール部にて接続することにより、配線領域を削減でき、画像表示部を大きくとることができる。また信号電極を形成した基板上では画像表示部とシール部との間に接続配線を設置することにより、シール部外の配線領域

10

20

30

40

50

を削減できた。この結果、基板形の小型化が達成できるという効果がある。

【0048】

またワンチップ型の電極駆動 IC は、機能の高度化により論理処理やメモリが増加し微細な製造プロセスが必要であるが、一方表示桁数が増加したため駆動電圧が上昇し高耐圧用の製造プロセスも必要になった。これらの相異なる製造プロセスが必要なワンチップ型電極駆動 IC は、長い製造工程と大面積化にともなう歩留まり低下で価格が著しく上昇した。ワンチップ型電極駆動 IC を、走査電極駆動 IC と信号電極駆動 IC に分離することによって、走査電極駆動 IC の製造工程短縮と、走査電極駆動 IC と信号電極駆動 IC の小型化による歩留まり向上でコストダウンが達成できる。さらに APT 駆動なら信号電極駆動 IC を低電圧プロセスだけで製造できるので、信号電極駆動 IC の製造工程も大幅に短縮でき大きなコストダウンが達成できる。さらに走査電極駆動 IC を揺動電源で駆動すれば走査電極駆動 IC も小型化できるのでいっそうコストダウンできる。

10

【0049】

液晶表示装置においては電極駆動 IC が高価な部分なので、このコストダウンが液晶表示装置のコストダウンに大きく影響すると言える。また COG 実装方式は、微細な配線の集まりである画像表示部と、微細な端子ピッチを持つ電極駆動 IC の接続領域を同一の基板上に配置できているので、全体的な製造コストを下げられる。以上のように本発明には、先に記載した発明の効果に加え、より簡易な電極駆動 IC を用いることができ、液晶表示装置のコストダウンが達成できるという効果がある。

【0050】

20

前述のように接続配線をシール部より内側に設置した場合には、走査電極と他の走査電極用の接続配線との交差部はオン表示状態になってしまう。この部分を目立たなくすることにより、全体的な画質劣化を防ぐことが可能となる。さらに交差部の容量結合により、走査電極に無用なノイズがのってしまう。このため接続配線と走査電極との交差部において走査電極を細くし容量結合を減らすことで、走査電極にのるノイズが減少し画質劣化を小さくできる。

【0051】

また、画像表示部を除く箇所に、遮蔽物を設けたり、画像表示部のみに偏光板あるいは反射板を設置したりしても、同様にオン表示状態を見えにくくすることができる。さらに、画素部以外に低反射クロム層を設置しても、オン表示状態を見えにくくし、画素部とのコントラストも向上する。

30

【0052】

また、画像表示部の左右に走査電極を配置する場合、走査電極駆動 IC の駆動能力差が目立つことがある。左右の走査電極駆動 IC に対し、走査電極を交互に接続するとこの駆動能力差が見えにくくなり画質劣化を押さえ込める。以上のように、画質劣化を押さえるという効果も生ずる。

【0053】

横方向に長い画像表示部を持つ液晶表示装置の場合など、2 個の走査電極駆動 IC の間に、複数個の信号電極駆動 IC を複数配置しても、前述のガラス外形の小型化とコストダウンに関する効果が得られる。また走査電極駆動 IC が 3 個以上の場合でも同様である。フィルム上に電極駆動 IC を実装する方法 (TAB、TCP、COF などと呼ばれる) でも同様である。また画像表示部とシールの間にある接続配線は、全接続配線の一部であっても同様な効果が得られる。

40

【0054】

なお揺動電源法と APT の組み合わせで説明してきたが、走査電極駆動 IC の駆動電圧に比べて信号電極駆動 IC の駆動電圧が低い場合、コストダウンに有効であるから、例えば、STN 液晶表示装置において 1 回の選択タイミングで複数の走査電極を選択する駆動方法 (MLA: マルチライン・アドレッシング、MRA: マルチロー・アドレッシング、MLS: マルチライン・セレクションなどと呼ばれる) でも同様な効果が得られる。4 本の走査電極を同時に選択する場合、最適バイアス条件では走査電極駆動 IC に必要な電圧

50

はA P Tで必要な電圧の半分（揺動電源の場合の電圧、ないしI A P Tの電圧）になるので、1 0 0桁程度ならやはり1 5 V程度である。一方信号電極駆動I Cに必要な最大電圧は、A P Tの2倍になるのでやはり6 V位であり低電圧で駆動できている。この場合も本発明の方法で電極駆動I Cの価格を下げる事が可能となる。

【0055】

同様に各画素にM I M素子（メタル・インシュレータ・メタル）などの非線形抵抗素子を取り付けた液晶表示装置でも、非線形素子をオンさせるために走査電極に高電圧のパルスを加えている。一方、信号電極に印加する電圧は6 V位である。この場合も電極駆動I Cの価格を下げる事が可能となる。

【0056】

メモリや制御機能、各種電源を有する信号電極駆動I Cで説明してきた。信号電極駆動機能だけを有する信号電極駆動I Cと2個の走査電極駆動I Cを液晶パネルに並べて実装し、メモリや表示制御機能を有するグラフィックコントローラや各種の電源制御を行う電源回路を外部回路に配置しても良い。この場合、信号電極駆動I Cの価格は著しく低いものとなる。また、信号電極駆動I Cが小型（短辺が縮まる）なのでガラスサイズを小型にできるという効果も加わる。

【0057】

また、接続配線と他方の基板にある走査電極、あるいは信号電極とを電氣的に接続する接続領域をシール部内に設けているので、大型基板から複数の液晶表示装置を切り出す際に、接続領域に切断時の破片や割れ等の影響を及ぼすことがなく、良好な切断を行うことができる。

【図面の簡単な説明】

【図1】 (A) 本発明の実施の形態における部材配置図、(B) 側面図、(C) 配線平面図、(D) シールを形成した配線平面図。

【図2】 本発明の実施の形態における接続領域の拡大図。

【図3】 本発明の実施の形態における揺動電源の波形図。

【図4】 本発明の実施の形態における制御信号と電極駆動波形の波形図。

【図5】 (a) 本発明の実施の形態における液晶表示装置の平面図、(b) 液晶表示装置の断面図、(c) 液晶表示装置の別の断面図。

【図6】 (a) 本発明の実施の形態における液晶表示装置の平面図、(b) 液晶表示装置の断面図、(c) 液晶表示装置の別の断面図。

【図7】 本発明の実施の形態における接続領域の拡大図。

【図8】 本発明の実施の形態における液晶表示装置の平面図。

【図9】 (A) 従来技術における部材配置図、(B) 側面図、(C) 配線平面図、(D) シールを形成した配線平面図。

【符号の説明】

- | | |
|-----------|-------------|
| 1、6 1 | 上ガラス |
| 2 | 信号電極駆動I C |
| 3、4 | 走査電極駆動I C |
| 5、6 3 | 下ガラス |
| 6、6 4 | F P C |
| 8 | 揺動電源用の配線 |
| 1 0、6 7 | 接続配線 |
| 1 1、6 5 | 走査電極 |
| 1 2、6 1 0 | 接続領域 |
| 1 3、6 6 | 信号電極 |
| 1 4、6 1 2 | 画像表示部 |
| 1 5、6 9 | <u>シール部</u> |
| 2 0 4 | 走査電極の細い部分 |
| 5 1 | 遮蔽物 |

10

20

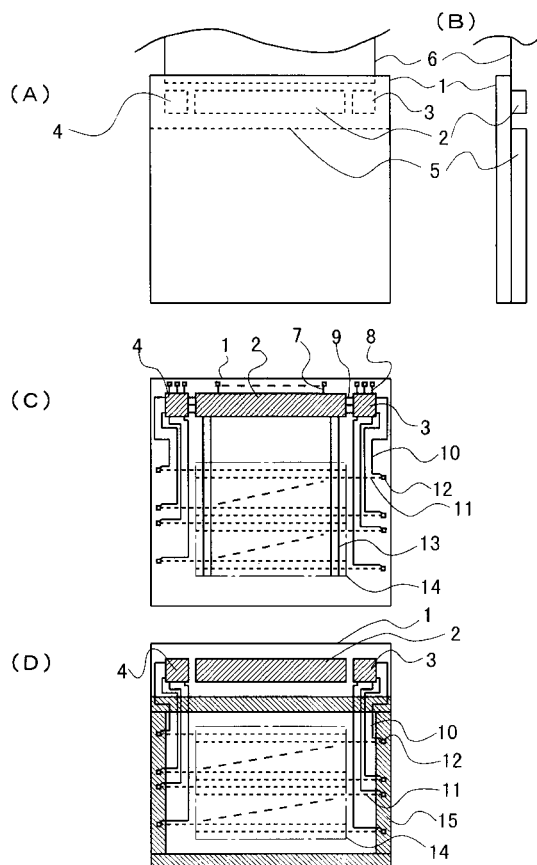
30

40

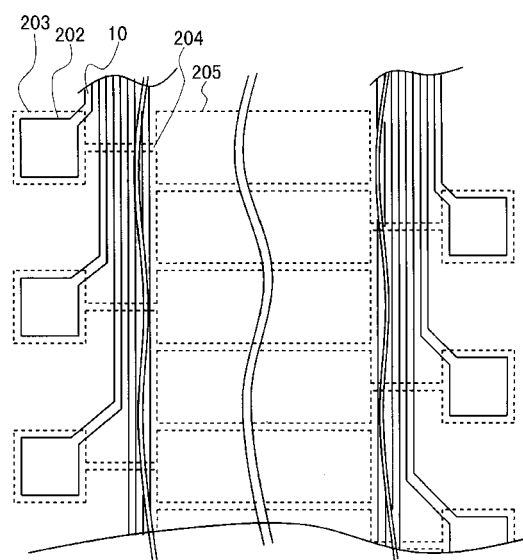
50

6 2	ワンチップ型の電極駆動 I C
V D D	上側の揺動電源
V S S	グランド用の揺動電源
V C C	ロジック用の揺動電源
V d l	システム電源の電圧
V c o l	上側の信号電極駆動電圧
V h	高電圧
V m	休止電圧
G n d	システムグランドの電圧
D F	極性制御信号
L O A D	クロック信号
F R	スタート信号

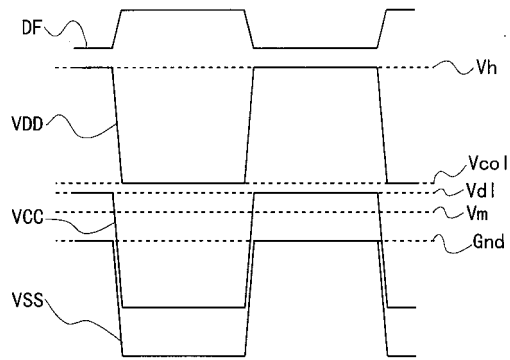
【図 1】



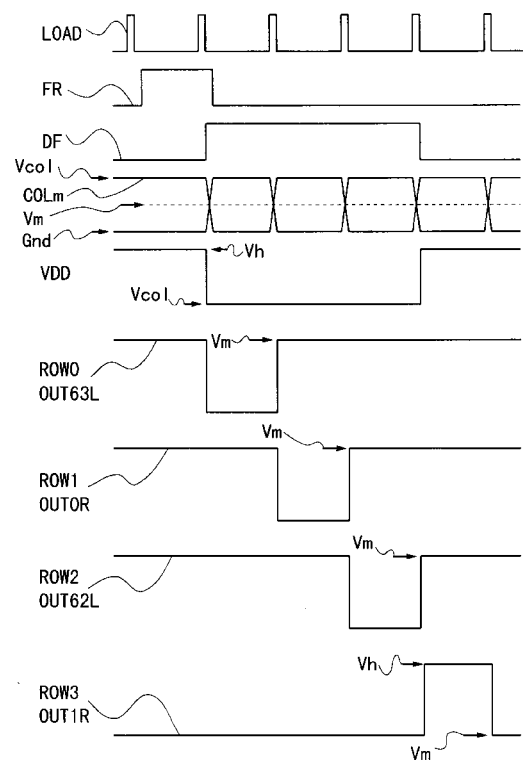
【図 2】



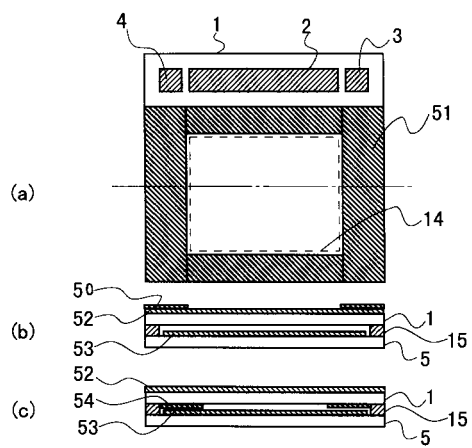
【図 3】



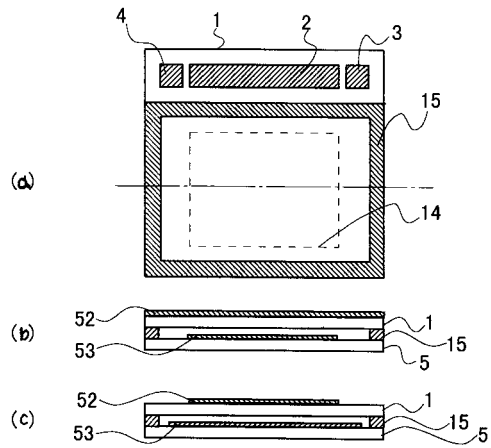
【図 4】



【図 5】



【図 6】



フロントページの続き

- (56)参考文献 特開2002-258308 (JP, A)
特開平9-96829 (JP, A)
特開平7-270811 (JP, A)
特開昭57-101883 (JP, A)
特開平11-288001 (JP, A)
特開平9-311341 (JP, A)

(58)調査した分野(Int.Cl., DB名)

G02F 1/1335
G02F 1/1339
G02F 1/1343 - 1/1345

专利名称(译)	液晶表示装置		
公开(公告)号	JP4002112B2	公开(公告)日	2007-10-31
申请号	JP2002031638	申请日	2002-02-08
[标]申请(专利权)人(译)	西铁城控股株式会社		
申请(专利权)人(译)	西铁城钟表有限公司		
当前申请(专利权)人(译)	西铁城控股有限公司		
[标]发明人	神谷 潔		
发明人	神谷 潔		
IPC分类号	G02F1/1345 G02F1/1343 G02F1/1335 G02F1/13 G02F1/133 G02F1/1339 G09F9/00 H04N5/66		
CPC分类号	G02F1/133509 G02F1/1339 G02F1/1345 G02F1/13452 G02F2001/13456		
FI分类号	G02F1/1345 G02F1/1343 G02F1/1335.500 G02F1/13.505 G02F1/133.505 G02F1/133.520 G09F9/00.348.Z H04N5/66.102.A		
F-TERM分类号	2H088/EA02 2H088/EA16 2H088/EA22 2H088/FA03 2H088/FA04 2H088/HA05 2H088/HA06 2H088/HA14 2H088/MA20 2H091/FA34X 2H091/FA34Y 2H091/FA34Z 2H091/FB02 2H091/FB08 2H091/FD02 2H091/FD04 2H091/GA02 2H091/GA09 2H091/LA11 2H091/LA30 2H091/MA10 2H092/GA31 2H092/GA38 2H092/GA40 2H092/GA44 2H092/GA45 2H092/GA46 2H092/GA50 2H092/GA51 2H092/GA58 2H092/GA59 2H092/GA60 2H092/JA01 2H092/JB22 2H092/JB23 2H092/JB25 2H092/JB31 2H092/JB32 2H092/JB34 2H092/JB51 2H092/NA25 2H092/PA01 2H092/PA04 2H092/PA09 2H092/RA10 2H093/NC07 2H093/NC09 2H093/NC10 2H093/NC11 2H093/NC12 2H093/NC21 2H093/ND42 2H093/NE03 2H093/NG20 2H191/FA13X 2H191/FA13Y 2H191/FA13Z 2H191/FB02 2H191/FB14 2H191/FD02 2H191/FD04 2H191/GA04 2H191/GA15 2H191/LA11 2H191/LA40 2H191/MA20 2H193/ZF09 2H193/ZF22 2H193/ZF36 2H193/ZP03 2H291/FA13X 2H291/FA13Y 2H291/FA13Z 2H291/FB02 2H291/FB14 2H291/FD02 2H291/FD04 2H291/GA04 2H291/GA15 2H291/LA11 2H291/LA40 2H291/MA20 5C058/AA07 5C058/AA08 5C058/AB01 5C058/AB06 5C058/BA08 5G435/AA02 5G435/AA17 5G435/AA18 5G435/BB12 5G435/EE37 5G435/EE42 5G435/LL07		
优先权	2001081985 2001-03-22 JP		
其他公开文献	JP2002350892A JP2002350892A5		
外部链接	Espacenet		

摘要(译)

要解决的问题：在用于蜂窝电话的液晶显示装置中，为了减小玻璃外形，降低成本，并防止图像质量的恶化。解决方案：一对基板在密封部分15中粘在一起；其中一个基板具有连接配线10，用于连接电极驱动IC（2,3,4）和另一个基板的扫描电极11或信号电极13；此连接布线10和另一基板上的扫描电极11或信号电极13在密封部分15中电连接。此外，连接布线10布置在密封部分或密封部分的内部或外部它们。

【 图 2 】

