

(19) 日本国特許庁(JP)

## (12) 特許公報(B2)

(11) 特許番号

特許第4923021号  
(P4923021)

(45) 発行日 平成24年4月25日(2012.4.25)

(24) 登録日 平成24年2月10日(2012.2.10)

(51) Int.Cl.

F 1

**G09G 3/36 (2006.01)**  
**G09G 3/20 (2006.01)**  
**G02F 1/133 (2006.01)**

GO9G 3/36  
 GO9G 3/20 650M  
 GO9G 3/20 641Q  
 GO9G 3/20 612J  
 GO9G 3/20 631V

請求項の数 35 (全 25 頁) 最終頁に続く

(21) 出願番号 特願2008-278396 (P2008-278396)  
 (22) 出願日 平成20年10月29日 (2008.10.29)  
 (62) 分割の表示 特願2001-312508 (P2001-312508)  
 の分割  
 原出願日 平成13年10月10日 (2001.10.10)  
 (65) 公開番号 特開2009-64031 (P2009-64031A)  
 (43) 公開日 平成21年3月26日 (2009.3.26)  
 審査請求日 平成20年10月29日 (2008.10.29)  
 (31) 優先権主張番号 2001-41186  
 (32) 優先日 平成13年7月10日 (2001.7.10)  
 (33) 優先権主張国 韓国 (KR)

(73) 特許権者 390019839  
 三星電子株式会社  
 Samsung Electronics  
 Co., Ltd.  
 大韓民国京畿道水原市靈通区梅灘洞416  
 416, Maetan-dong, Yeongtong-gu, Suwon-si,  
 Gyeonggi-do, Republic  
 of Korea  
 (74) 代理人 100121382  
 弁理士 山下 託嗣  
 (74) 代理人 100094145  
 弁理士 小野 由己男  
 (74) 代理人 100106367  
 弁理士 稲積 朋子

最終頁に続く

(54) 【発明の名称】色補正機能を有する液晶表示装置並びにその駆動装置及び駆動方法

## (57) 【特許請求の範囲】

## 【請求項 1】

画像を表示する液晶パネルと色補正部とを有する液晶表示装置であり、  
 前記色補正部は、R、G、Bそれぞれの原始ガンマ曲線に対応するR、G、Bそれぞれの原始画像データを受信すると、前記液晶パネルの特性に従って設定された所定の仮想ガンマ曲線の上の階調値に基づいて、前記原始画像データのビット数に等しいビット数を有する、R、G、Bそれぞれの補正画像データを生成し、前記補正画像データに対応するR、G、Bそれぞれの補正ガンマ曲線の階調値を保存し、前記補正ガンマ曲線の階調値に基づいて前記R、G、Bそれぞれの原始画像データをガンマ補正し、前記原始画像データの下位の所定数のビットを利用して、フレームレートコントロール(FRC)を定める、液晶表示装置。

## 【請求項 2】

前記仮想ガンマ曲線は、Gの画像データに適合するGのガンマ曲線である、請求項1に記載の液晶表示装置。

## 【請求項 3】

前記補正ガンマ曲線は前記Gのガンマ曲線で近似される、請求項2に記載の液晶表示装置。

## 【請求項 4】

前記液晶パネルはVAモードで表示を行う、請求項1に記載の液晶表示装置。

## 【請求項 5】

10

前記液晶パネルは PVA モードで表示を行う、請求項 1 に記載の液晶表示装置。

【請求項 6】

画像を表示する VA モードの液晶パネルと色補正部とを有する液晶表示装置であり、

前記色補正部は、R、G、B それぞれの原始ガンマ曲線に対応する R、G、B それぞれの原始画像データを受信すると、前記液晶パネルの特性に従って設定された所定の仮想ガンマ曲線の上の階調値に基づいて、前記原始画像データのビット数に等しいビット数を有する、前記 R、G、B それぞれの原始画像データを R、G、B それぞれの補正画像データに変換し、前記補正画像データに対応する R、G、B それぞれの補正ガンマ曲線の階調値を保存し、前記補正ガンマ曲線の階調値に基づいて前記 R、G、B それぞれの原始画像データをガンマ補正し、前記原始画像データの下位の所定数のビットを利用して、フレームレートコントロール (FRC) を定める、液晶表示装置。

10

【請求項 7】

前記液晶パネルは PVA モードで表示を行う、請求項 6 に記載の液晶表示装置。

【請求項 8】

所定の特性を持つ液晶層、走査信号を伝達する複数のゲートライン、画像信号を伝達する複数のデータライン、及び、前記複数のゲートラインと前記複数のデータラインとに連結されているスイッチング回路を含む液晶パネル、

前記スイッチング回路をオンさせるためのゲートオン電圧を前記複数のゲートラインに対して順番に印加するスキャンドライバー、

画像信号を表すデータ電圧を前記複数のデータラインに対して印加するデータドライバー、並びに、

初期動作では、外部から入力された R、G、B それぞれの原始画像データに対応する補正画像データを所定の仮想ガンマ曲線に沿って生成しながら、前記補正画像データを所定のメモリに保存し、前記初期動作後、外部から R、G、B それぞれの原始画像データを受信すると、前記メモリから前記原始画像データに対応する補正画像データを抽出しながら、抽出された画像データを前記データドライバーに伝送し、前記スキャンドライバーの動作を制御するためのタイミング信号を生成しながら前記スキャンドライバーに出力し、前記データドライバーの動作を制御するためのタイミング信号を生成しながら前記データドライバーに出力する制御部、

を有し、

30

前記補正画像データのビット数が前記原始画像データのビット数に等しく、

前記制御部は、前記原始画像データの下位の所定数のビットを利用して、フレームレートコントロール (FRC) を定めることを特徴とする、液晶表示装置。

【請求項 9】

前記制御部は、外部から R、G、B それぞれのガンマ曲線に対応する画像信号を受信し、前記 R、G、B それぞれのガンマ曲線を一つのガンマ曲線に正規化し、前記一つのガンマ曲線に基づいて前記画像信号の階調レベルを制御する、請求項 8 に記載の液晶表示装置。

【請求項 10】

前記制御部は、

40

初期動作では、外部のグラフィックコントローラから R、G、B それぞれの原始画像データを受信して補正画像データに変換しながら、前記補正画像データを前記メモリに保存し、前記初期動作後、外部から R、G、B それぞれの原始画像データを受信すると、前記メモリから前記原始画像データに対応する補正画像データを抽出して複数の階調値に変換する色補正部、及び、

変換された画像データを前記データドライバーに出力し、前記スキャンドライバーの動作を制御するためのタイミング信号を生成しながら前記スキャンドライバーに出力し、前記データドライバーの動作を制御するためのタイミング信号を生成しながら前記データドライバーに出力するタイミング制御部、

を含む、請求項 8 に記載の液晶表示装置。

50

## 【請求項 1 1】

前記制御部は、

前記スキャンドライバーの動作を制御するためのタイミング信号を生成しながら前記スキャンドライバーに出力し、前記データドライバーの動作を制御するためのタイミング信号を生成しながら前記データドライバーに出力し、外部から入力されたR、G、Bそれぞれの原始画像データを出力するタイミング制御部、及び、

初期動作では、外部のグラフィックコントローラからR、G、Bそれぞれの原始画像データを受信して補正画像データに変換しながら、前記補正画像データを前記メモリに保存し、前記初期動作後、外部からR、G、Bそれぞれの原始画像データを受信すると、前記メモリから前記原始画像データに対応する補正画像データを抽出して複数の階調値に変換しながら、変換された画像データを前記データドライバーに出力する色補正部、  
を含む、請求項8に記載の液晶表示装置。

## 【請求項 1 2】

前記色補正部はディザーリング処理をさらに行う、請求項1 0又は請求項1 1に記載の液晶表示装置。

## 【請求項 1 3】

前記色補正部は、

揮発性メモリ、

初期動作では、外部からR、G、Bそれぞれの原始画像データを受信して補正画像データに変換しながら、前記補正画像データを前記揮発性メモリに保存し、前記初期動作後、外部からR、G、Bそれぞれの原始画像データを受信すると、前記揮発性メモリから前記原始画像データに対応する補正画像データを出力するデータ制御部、及び、

前記補正画像データを複数の階調値に変換して、前記階調値のデータを前記データドライバーに出力するフレームレートコントロール(FRC)部、  
を含む、請求項1 0又は請求項1 1に記載の液晶表示装置。

## 【請求項 1 4】

前記色補正部は、

前記液晶パネルの特性に対応する仮想ガンマ曲線の値を保存し、初期動作時に、前記仮想ガンマ曲線の値に対応するガンマデータを前記揮発性メモリに供給しながらその保存動作を制御するメモリ制御部

を更に含む、請求項1 3に記載の液晶表示装置。

## 【請求項 1 5】

前記メモリ制御部は、

前記液晶パネルの特性に対応する仮想ガンマ曲線の値を保存する不揮発性メモリ、及び

、初期動作時に、前記仮想ガンマ曲線の値に対応するガンマデータを前記不揮発性メモリから読み出して前記揮発性メモリに保存する動作を制御するメモリ制御器、  
を更に含む、請求項1 4に記載の液晶表示装置。

## 【請求項 1 6】

前記補正画像データから複数の階調値への変換をフレームレートコントロール(FRC)  
)方式で行う、請求項1 0又は請求項1 1に記載の液晶表示装置。

## 【請求項 1 7】

前記補正画像データが所定の仮想ガンマ曲線に基づいて生成される、請求項8に記載の液晶表示装置。

## 【請求項 1 8】

所定の特性を持つ液晶層、

複数のゲートライン、

前記複数のゲートラインから絶縁された状態で前記複数のゲートラインと交差する複数のデータライン、及び、

前記複数のゲートラインと前記複数のデータラインとによって囲まれた領域にマトリッ

10

20

30

40

50

クス状に配列され、いずれかのゲートラインとデータラインとに連結されているスイッチング素子をそれぞれ含む複数の画素、  
を含む液晶パネル、

を有する液晶表示装置を駆動するための装置であり、

前記スイッチング素子をオンさせるためのゲートオン電圧を前記複数のゲートラインに  
対して順番に印加するスキャンドライバー、

画像信号を表すデータ電圧を前記複数のデータラインに対して印加するデータドライバ  
ー、及び、

初期動作時に、外部から入力されたR、G、Bそれぞれの原始画像データに対応する補  
正画像データを所定の仮想ガンマ曲線に沿って生成しながら、前記補正画像データを所定  
のメモリに保存し、前記初期動作後、外部からR、G、Bそれぞれの原始画像データを受  
信すると、前記メモリから前記原始画像データに対応する補正画像データを抽出しながら  
前記データドライバーに伝送し、前記スキャンドライバーの動作を制御するためのタイミ  
ング信号を生成しながら前記スキャンドライバーに出力し、前記データドライバーの動作  
を制御するためのタイミング信号を生成しながら前記データドライバーに出力する制御部  
、を有し、

前記補正画像データのビット数が前記原始画像データのビット数に等しく、

前記制御部は、前記原始画像データの下位の所定数のビットを利用して、フレームレー  
トコントロール(FRC)を定めることを特徴とする、駆動装置。

【請求項19】

前記液晶パネルはVAモードで表示を行う、請求項18に記載の液晶表示装置の駆動裝  
置。

【請求項20】

前記液晶パネルはPVAモードで表示を行う、請求項18に記載の液晶表示装置の駆動裝  
置。

【請求項21】

所定の特性を持つ液晶層、

複数のゲートライン、

前記複数のゲートラインから絶縁された状態で前記複数のゲートラインと交差する複数  
のデータライン、及び、

前記複数のゲートラインと前記複数のデータラインとによって囲まれた領域にマトリッ  
クス状に配列され、いずれかのゲートラインとデータラインとに連結されているスイッチ  
ング素子をそれぞれ含む複数の画素、を含む液晶パネル、

を有する液晶表示装置を駆動する方法であり、

(a) 前記複数のゲートラインに対して順番に走査信号を伝送する段階、

(b) 画像表示用のR、G、Bそれぞれの階調データを外部から受信したとき、前記階調  
データに基づいてR、G、Bそれぞれの補正ガンマ曲線を設定し、前記補正ガンマ曲線に  
に基づいてデータ電圧を生成する段階、及び、

(c) 段階(b)で生成されたデータ電圧を前記複数のデータラインに供給する段階、  
を有し、

前記データ電圧のビット数が前記画像表示用のR、G、Bそれぞれの階調データのビット  
数に等しく、

前記データ電圧を生成する段階は、前記画像表示用のR、G、Bそれぞれの階調データ  
の下位の所定数のビットを利用して、フレームレートコントロール(FRC)を定めること  
を特徴とする液晶表示装置の駆動方法。

【請求項22】

前記段階(b)は、

(b-1) 初期動作時に外部から、R、G、Bそれぞれのガンマ曲線に適合したR、G、  
Bそれぞれの原始画像データを受信し、仮想ガンマ曲線に基づいて、前記原始画像データ  
の示す階調値に対応する透過率を検出する段階、

10

20

30

40

50

(b-2) 前記透過率に対応する前記原始画像データの階調値を、関連するガンマ曲線から検出する段階、及び、  
 (b-3) 段階(b-2)で検出された階調値を所定のビット数に変換して保存する段階、  
 を含む、請求項2\_1記載の液晶表示装置の駆動方法。

## 【請求項2\_3】

前記段階(b)は、

(b-4) 前記初期動作後に、外部から、ある所定のガンマ曲線に適合した原始画像データを受信して、保存されている階調値を検出する段階、及び、

(b-5) 検出された階調値を複数の階調値に変換し、前記複数のデータラインに対するデータ電圧を生成する段階、  
 をさらに含む、請求項2\_2記載の液晶表示装置の駆動方法。

## 【請求項2\_4】

前記仮想ガンマ曲線は前記液晶パネルの特性に適合するように設定される、請求項2\_2又は請求項2\_3に記載の液晶表示装置の駆動方法。

## 【請求項2\_5】

前記仮想ガンマ曲線はR、G、Bそれぞれのガンマ曲線のいずれかである、請求項2\_2又は請求項2\_3に記載の液晶表示装置の駆動方法。

## 【請求項2\_6】

画像を表示する液晶パネル、及び、

所定の仮想ガンマ曲線の上の階調値に基づいて、R、G、Bそれぞれの入力画像データに対応するR、G、Bそれぞれの第1補正画像データを生成し、前記第1補正画像データに従ってR、G、Bそれぞれの第2補正画像データを出力する色補正部、  
 を有する液晶表示装置であり、

前記第1補正画像データのビット数は前記入力画像データのビット数に等しく、

前記第2補正画像データのビット数は前記第1補正画像データのビット数に等しく、

前記色補正部は、前記入力画像データの下位の所定数のビットを利用して、フレームレートコントロール(FRC)を定めることを特徴とする、液晶表示装置。

## 【請求項2\_7】

前記第1補正画像データを保存するためのメモリをさらに有する、請求項2\_6に記載の液晶表示装置。

## 【請求項2\_8】

前記メモリはRAM又はROMを少なくとも一つ含む、請求項2\_7に記載の液晶表示装置。

## 【請求項2\_9】

所定の特性を持つ液晶層、走査信号を伝達する複数のゲートライン、画像信号を伝達する複数のデータライン、及び、前記複数のゲートラインと前記複数のデータラインとに連結されているスイッチング回路を含む液晶パネル、

前記スイッチング回路をオンさせるためのゲートオン電圧を前記複数のゲートラインに対して順番に印加するスキャンドライバー、  
 40

画像信号を表すデータ電圧を前記複数のデータラインに対して印加するデータドライバー、並びに、

R、G、Bそれぞれの入力画像データに対応するR、G、Bそれぞれの第1補正画像データを所定の仮想ガンマ曲線に沿って生成し、前記第1補正画像データに従ってR、G、Bそれぞれの第2補正画像データを出力する色補正部、  
 を有する液晶表示装置であり、

前記第1補正画像データのビット数は前記入力画像データのビット数に等しく、

前記第2補正画像データのビット数は前記第1補正画像データのビット数に等しく、

前記色補正部は、

前記第1補正画像データを保存するための第1メモリ、及び、  
 50

前記入力画像データの下位の所定数のビットを利用して、フレームレートコントロール(F R C)を定め、前記データドライバーに適した前記第2補正画像データを出力する多階調化部、  
を含む液晶表示装置。

【請求項30】

前記色補正部は、

前記第1補正画像データを保存するための第2メモリ、及び、

前記第1メモリと前記第2メモリとを制御するメモリ制御器、  
をさらに含む、請求項29に記載の液晶表示装置。

【請求項31】

前記第1メモリはRAM又はROMを少なくとも一つ含む、請求項30に記載の液晶表示装置。

10

【請求項32】

前記第2メモリはROMを含む、請求項30に記載の液晶表示装置。

【請求項33】

前記液晶パネルはVAモードで表示を行う、請求項29に記載の液晶表示装置。

【請求項34】

前記液晶パネルはPVAモードで表示を行う、請求項29に記載の液晶表示装置。

【請求項35】

所定の特性を持つ液晶層、

20

複数のゲートライン、

前記複数のゲートラインから絶縁された状態で前記複数のゲートラインと交差する複数のデータライン、及び、

前記複数のゲートラインと前記複数のデータラインとによって囲まれた領域にマトリックス状に配列され、いずれかのゲートラインとデータラインとに連結されているスイッチング素子をそれぞれ含む複数の画素、

を含む液晶パネル、を有する液晶表示装置を駆動する方法であり、

前記複数のゲートラインに対して順番に走査信号を伝送する段階、

前記液晶パネルの特性に従って設定された所定の仮想ガンマ曲線の上の階調値に基づいて、R、G、Bそれぞれの入力画像データに対応するR、G、Bそれぞれの第1補正画像データを生成する段階、

30

前記第1補正画像データに従ってR、G、Bそれぞれの第2補正画像データを出力する段階、及び、

前記第2補正画像データを前記データラインに供給する段階、  
を有し、

前記第1補正画像データのビット数は前記入力画像データのビット数に等しく、

前記第2補正画像データのビット数は前記第1補正画像データのビット数に等しく、

前記第2補正画像データを出力する段階は、前記入力画像データの下位の所定数のビットを利用して、フレームレートコントロール(F R C)を定めることを特徴とする、液晶表示装置の駆動方法。

40

【発明の詳細な説明】

【技術分野】

【0001】

本発明は3原色式のカラー画像表示用液晶表示装置(以下、LCD)並びに駆動装置及び駆動方法に関し、より詳しくはLCD画像ディスプレイ時に液晶パネルの特性に応じてR、G、Bガンマ曲線を変形させて、輝度を表す階調(グレー)別色感が異なって感じられる視認性の問題点及び、色温度が変化する問題点を解決するための適応形色補正(Adaptive Color Correction;以下、ACC)機能を有する液晶表示装置並びにその駆動装置及び駆動方法に関する。

【背景技術】

50

## 【0002】

近来、パーソナルコンピュータやテレビなどの軽量化及び薄形化によってディスプレイ装置も軽量化及び薄形化が要求されており、このような要求によって陰極線管(CRT)の代りに液晶表示装置(LCD)のようなフラットパネル形ディスプレイが開発され、様々な分野において実用化されている。

## 【0003】

LCDは2枚の基板の間に注入されている異方性誘電率を有する液晶物質に電界を印加し、この電界の強さを調節して液晶を透過する光の偏光状況を変化させ、最終的には光量を調節することによって所望の画像を表示する装置である。

## 【0004】

次に、TNモードと比較して、反射型LCDに多いECBモードで生ずる階調間カラーシフト(color shift)現象を比較説明する。

## 【0005】

まず、TN、垂直配向モード及び水平配向モードで透過率を決定する数式は下記する数1乃至数3である。

## 【0006】

## 【数1】

$$T = 1 - \frac{\sin^2\left(\frac{\pi}{2} \sqrt{1+u^2}\right)}{1+u^2}, \quad \text{for TN}$$

10

20

## 【0007】

ここで、( $u = 2 \text{ nd } / \lambda$ )である。

## 【0008】

## 【数2】

$$T = \frac{1}{2} \sin^2\left(\frac{\pi \Delta nd}{\lambda}\right) = \frac{1}{2} \sin^2\left(\frac{\pi}{2} u\right), \quad \text{for ECB}$$

## 【0009】

## 【数3】

$$T = \sin^2(2\theta) \sin^2\left(\frac{\pi}{2} u\right), \quad \text{for CE}$$

30

## 【0010】

前記数1乃至数3で、電圧が変更することによってTNとECBの場合には波長に反比例してu値が変わるが、CEモードの場合にはnd値が変わる。

## 【0011】

つまり、TNやVA、PVAなどのように液晶が垂直方向に傾きながら効果的なndが変わる場合には前記数式でu値の分母にnd値が入るために波長別に分散特性があり、これにより波長別に透過率の差異が発生する。

## 【0012】

特に、CEは駆動電圧が増加しても波長による透過率の差異がないが、TNとECBモードでは波長別に透過率の差異が発生する。

## 【0013】

図1はTNとECBモードで450nmと600nm波長での透過率差異をnd値によって図示し、この時ECBとTNで透過率が最大になる値が各々0.27nmと0.47nm程度であるので、この値に占めるndの割合をX軸にとり図示する。

## 【0014】

40

50

図1のように、TNとECBが中間階調で低波長透過率が高く出るために、グラフが"+"方向に高く現れる。このような傾向はTNよりECBで少し強く現れる。このためにTNやECBモードでは階調間のカラーシフト現象が激しく発生する。

【0015】

図2は、前記図1の値が550nm波長での透過率に占める値を示す図面である。

【0016】

図2を参照すると、低階調でブルー色感を有し、高い階調では黄色が強くなる(yellowish)ことが分かる。

【0017】

このように、階調間カラーシフト現象はTNより垂直配向モードで激しく発生する。特に、TNでは直線偏光が物質内を通過して出た透過光が入射光の偏光面に対して一定の角度ほど回転する現象である旋光効果のため、前記カラーシフト現象がVAに比べて相対的に激しくないと知られている。

【0018】

このようなカラーシフト現象によって、LCDで階調パターンをディスプレイする時、階調レベルによって色感が変わる視認性を有する。

【0019】

図3は、一般的なPVA液晶表示装置で現れる階調パターンによる色感を説明するための図面である。

【発明の開示】

【発明が解決しようとする課題】

【0020】

図3に示したように、任意の中間階調をディスプレイしても、暗い階調(低輝度部)へ行くほど青く見える問題が発生し、万ーヒトの顔をディスプレイすれば、青色系統の色感が加味されるので冷たい色感を示す問題点がある。

【0021】

このような視認性が現れる理由はRGB別ガンマ曲線を別途に測定してみればその差異が分かる。

【0022】

図4は、一般的なPVAモード液晶のホワイトグレー(白黒系輝度)別色座標の変化を説明するための図面である。

【0023】

図4を参照すると、PVAモードではホワイトグレーの色座標移動が非常に大きいことが確認できる。

【0024】

一方、輝度を表す階調(グレー)別に色温度を測定した結果を図5に示す。

【0025】

図5はPVAモードの階調別色温度測定曲線である。ここで色温度(color temperature)とは光源から出る光と色座標が同一の光を放射する黒体の温度である。

【0026】

階調表現の時、階調レベルの増減とは関係なく色温度特性を有するのが理想的であるが、図5に示したように、実質的には暗いレベル(またはブラックレベル)側に行くほど色温度が急激に上昇する問題点が発生する。

【0027】

図6は一般的なPVA液晶パネルのRGB別ガンマ曲線を示し、もちろんR(Red:赤)、G(Green:緑)、B(Blue:青)各々に対するガンマ曲線の階調別輝度レベルは差異があるが、これを正規化(Normalizing)して一つの図面で示す。

図6に示すとおり、R、G、B各々の曲線が一致せず、また、その間隔も一定ではないことがわかる。すなわち、暗い階調レベルになるにつれて、G成分やR成分はゼロに近く、B成分のみがゼロより大きな輝度レベルを示しているため、図3に示す通り、観察者の

10

20

30

40

50

目にはとても青く(Bluish)見られるという問題が生じる。

【0028】

従って、本発明の技術と課題はこのような従来の問題点を解決するためのものであって、本発明の目的はR、G、Bそれぞれのガンマ曲線を独立的に変形させて階調別に色温度が変化し階調別色感が異なって現れる視認性の問題点を解決するための色補正機能を有する液晶表示装置を提供することにある。

【0029】

また本発明の他の目的は、液晶パネルの特性に応じてR、G、Bそれぞれのガンマ曲線を独立的に変形させることによって、垂直配向モード(VA)またはパターン化された垂直配向モード(PVA)の液晶によって色温度特性が変動することにより引き起こされる階調別色感が異なって現れる視認性の問題点を解決するための色補正機能を有する液晶表示装置を提供することにある。

10

【0030】

また本発明の他の目的は、前記色補正機能を有する液晶表示装置の駆動装置を提供することにある。

【0031】

また本発明の他の目的は、前記色補正機能を有する液晶表示装置の駆動方法を提供することにある。

【課題を解決するための手段】

【0032】

20

本発明の一つの観点による液晶表示装置は、画像を表示する液晶パネルと色補正部とを有する。その色補正部は、R、G、Bそれぞれの原始ガンマ曲線に対応するR、G、Bそれぞれの原始画像データを受信すると、液晶パネルの特性に従って設定された所定の仮想ガンマ曲線の上の階調値に基づいて、原始画像データのビット数に等しいビット数を有する、R、G、Bそれぞれの補正画像データを生成し、その補正画像データに対応するR、G、Bそれぞれの補正ガンマ曲線の階調値を保存し、その補正ガンマ曲線の階調値に基づいてR、G、Bそれぞれの原始画像データをガンマ補正し、原始画像データの下位の所定数のビットを利用して、フレームレートコントロール(FRC)を定める。

【0033】

30

本発明の別の観点による液晶表示装置は、液晶パネル、スキャンドライバー、データドライバー、及び制御部を有する。液晶パネルは、所定の特性を持つ液晶層、走査信号を伝達する複数のゲートライン、画像信号を伝達する複数のデータライン、及び、前記複数のゲートラインと前記複数のデータラインとに連結されているスイッチング回路を含む。スキャンドライバーは、前記スイッチング回路をオンさせるためのゲートオン電圧を前記複数のゲートラインに対して順番に印加する。データドライバーは、画像信号を表すデータ電圧を前記複数のデータラインに対して印加する。制御部は、初期動作では、外部から入力されたR、G、Bそれぞれの原始画像データに対応する補正画像データを所定の仮想ガンマ曲線に沿って生成しながら、前記補正画像データを所定のメモリに保存する。制御部は初期動作後、外部からR、G、Bそれぞれの原始画像データを受信すると、前記メモリから前記原始画像データに対応する補正画像データを抽出しながら、抽出された画像データを前記データドライバーに伝送し、前記スキャンドライバーの動作を制御するためのタイミング信号を生成しながら前記スキャンドライバーに出力し、前記データドライバーの動作を制御するためのタイミング信号を生成しながら前記データドライバーに出力する。そして、当該液晶表示装置は、前記補正画像データのビット数が前記原始画像データのビット数に等しく、前記制御部は、前記原始画像データの下位の所定数のビットを利用して、フレームレートコントロール(FRC)を定めることを特徴とする。

40

【0034】

本発明の一つの観点による液晶表示装置の駆動装置は、液晶パネルを有する液晶表示装置を駆動するための装置である。その液晶パネルは、所定の特性を持つ液晶層、複数のゲートライン、前記複数のゲートラインから絶縁された状態で前記複数のゲートラインと交

50

差する複数のデータライン、及び、前記複数のゲートラインと前記複数のデータラインとによって囲まれた領域にマトリックス状に配列され、いずれかのゲートラインとデータラインとに連結されているスイッチング素子をそれぞれ含む複数の画素を含む。本発明によるその駆動装置は、スキャンドライバー、データドライバー、及び制御部を含む。スキャンドライバーは、前記スイッチング素子をオンさせるためのゲートオン電圧を前記複数のゲートラインに対して順番に印加する。データドライバーは、画像信号を表すデータ電圧を前記複数のデータラインに対して印加する。制御部は、初期動作時に、外部から入力されたR、G、Bそれぞれの原始画像データに対応する補正画像データを所定の仮想ガンマ曲線に沿って生成しながら、前記補正画像データを所定のメモリに保存する。制御部は初期動作後、外部からR、G、Bそれぞれの原始画像データを受信すると、前記メモリから前記原始画像データに対応する補正画像データを抽出しながら前記データドライバーに伝送し、前記スキャンドライバーの動作を制御するためのタイミング信号を生成しながら前記スキャンドライバーに出力し、前記データドライバーの動作を制御するためのタイミング信号を生成しながら前記データドライバーに出力する。そして、当該液晶表示装置は、前記補正画像データのビット数が前記原始画像データのビット数に等しく、前記制御部は、前記原始画像データの下位の所定数のビットを利用して、フレームレートコントロール(FRC)を定めることを特徴とする。

#### 【0035】

本発明の一つの観点による液晶表示装置の駆動方法は、液晶パネルを有する液晶表示装置を駆動するための方法である。その液晶パネルは、所定の特性を持つ液晶層、複数のゲートライン、前記複数のゲートラインから絶縁された状態で前記複数のゲートラインと交差する複数のデータライン、及び、前記複数のゲートラインと前記複数のデータラインとによって囲まれた領域にマトリックス状に配列され、いずれかのゲートラインとデータラインとに連結されているスイッチング素子をそれぞれ含む複数の画素を含む。本発明によるその駆動方法は、(a)前記複数のゲートラインに対して順番に走査信号を伝送する段階、(b)画像表示用のR、G、Bそれぞれの階調データを外部から受信したとき、前記階調データに基づいてR、G、Bそれぞれの補正ガンマ曲線を設定し、前記補正ガンマ曲線に基づいてデータ電圧を生成する段階、及び、(c)段階(b)で生成されたデータ電圧を前記複数のデータラインに供給する段階を有し、前記データ電圧のビット数が前記画像表示用のR、G、Bそれぞれの階調データのビット数に等しく、前記データ電圧を生成する段階は、前記画像表示用のR、G、Bそれぞれの階調データの下位の所定数のビットを利用して、フレームレートコントロール(FRC)を定めることを特徴とする。

#### 【0036】

本発明の更に別の観点による液晶表示装置は、画像を表示する液晶パネルと色補正部、とを有する。色補正部は、所定の仮想ガンマ曲線の上の階調値に基づいて、R、G、Bそれぞれの入力画像データに対応するR、G、Bそれぞれの第1補正画像データを生成し、前記第1補正画像データに従ってR、G、Bそれぞれの第2補正画像データを出力する。本発明によるこの液晶表示装置では、前記第1補正画像データのビット数は前記入力画像データのビット数に等しく、前記第2補正画像データのビット数は前記第1補正画像データのビット数に等しく、前記色補正部は、前記入力画像データの下位の所定数のビットを利用して、フレームレートコントロール(FRC)を定めることを特徴とする。

#### 【0037】

本発明の他の観点による液晶表示装置は、液晶パネル、スキャンドライバー、データドライバー、及び制御部を有する。液晶パネルは、所定の特性を持つ液晶層、走査信号を伝達する複数のゲートライン、画像信号を伝達する複数のデータライン、及び、前記複数のゲートラインと前記複数のデータラインとに連結されているスイッチング回路を含む。スキャンドライバーは、前記スイッチング回路をオンさせるためのゲートオン電圧を前記複数のゲートラインに対して順番に印加する。データドライバーは、画像信号を表すデータ電圧を前記複数のデータラインに対して印加する。色補正部は、R、G、Bそれぞれの入力画像データに対応するR、G、Bそれぞれの第1補正画像データを所定の仮想ガンマ曲

10

20

30

40

50

線に沿って生成し、前記第1補正画像データに従ってR、G、Bそれぞれの第2補正画像データを出力する。前記第1補正画像データのビット数は前記入力画像データのビット数に等しく、前記第2補正画像データのビット数は前記第1補正画像データのビット数に等しい。前記色補正部は、前記第1補正画像データを保存するための第1メモリ、及び、前記入力画像データの下位の所定数のビットを利用して、フレームレートコントロール(FRC)を定め、前記データドライバーに適した前記第2補正画像データを出力する多階調化部を含む。

#### 【0038】

本発明の別の観点による液晶表示装置の駆動方法は、液晶パネルを有する液晶表示装置を駆動するための方法である。その液晶パネルは、所定の特性を持つ液晶層、複数のゲートライン、前記複数のゲートラインから絶縁された状態で前記複数のゲートラインと交差する複数のデータライン、及び、前記複数のゲートラインと前記複数のデータラインとによって囲まれた領域にマトリックス状に配列され、いずれかのゲートラインとデータラインとに連結されているスイッチング素子をそれぞれ含む複数の画素を含む。本発明によるこの駆動方法は、前記複数のゲートラインに対して順番に走査信号を伝送する段階、前記液晶パネルの特性に従って設定された所定の仮想ガンマ曲線の上の階調値に基づいて、R、G、Bそれぞれの入力画像データに対応するR、G、Bそれぞれの第1補正画像データを生成する段階、前記第1補正画像データに従ってR、G、Bそれぞれの第2補正画像データを出力する段階、及び、前記第2補正画像データを前記データラインに供給する段階を有し、前記第1補正画像データのビット数は前記入力画像データのビット数に等しく、前記第2補正画像データのビット数は前記第1補正画像データのビット数に等しく、前記第2補正画像データを出力する段階は、前記入力画像データの下位の所定数のビットを利用して、フレームレートコントロール(FRC)を定めることを特徴とする。

10

20

#### 【発明の効果】

#### 【0039】

このような色補正機能を有する液晶表示装置及びその駆動装置及びその方法によると、外部から印加される原始画像データをR、G、B各々に対して別途に調節し、R、G、Bそれぞれのガンマ曲線を一つの曲線に示すことによって階調別色感が異なって現れる視認性の問題点を解決し、色温度が変化する問題点を解決することができる。

30

#### 【発明を実施するための最良の形態】

#### 【0040】

以下、通常の知識を有する者が本発明を容易に実施できるように実施例について説明する。

#### 【0041】

一般に階調の色温度は各R、G、Bの色座標と輝度(luminance)によって決められる。従って測定されたガンマ曲線に対してR、G、B別に曲線を変動させると階調が変わってもホワイトグレーの色座標は大きな変動がない、つまり、色温度が変わらない特性を得ることができる。

#### 【0042】

このような色温度を低くする方法としてはブルー(B)のガンマ曲線を本来より低くし、レッド(R)のガンマ曲線を高める方法を利用する。好ましくは実際に外部から入力されるデータに対比してブルー(B)は小さい値を、レッド(R)は大きい値を予め決めて置いた値によって駆動ICに伝達する。

40

#### 【0043】

##### (実施例1)

図7は本発明の一実施例による色補正機能を有する液晶表示装置を説明するための図面である。

#### 【0044】

図7を参照すると、本発明の一実施例による液晶表示装置は色補正部110を内蔵するタイミング制御部100、データドライバー200、スキャンドライバー300及びLCD

50

Dパネル(液晶パネル)400を含む。

【0045】

色補正部110を内蔵するタイミング制御部100は外部のグラフィックコントローラー(図示せず)などからRGB画像信号(原始画像信号)と共に当該RGB画像信号のディスプレイのための同期信号(Hsync, Vsync)とクロック信号(DE, MCLK)などの提供を受けて、色補正されたRGB補正画像信号(R', G', B':各Nビット)をデータドライバー200に出力すると共に、データドライバー200とスキャンドライバー300の駆動のためのデジタル信号、つまり、タイミング信号を生成して該当ドライバー200、300に出力する。

【0046】

より詳しくは、タイミング制御部100はデータドライバー200内のデータシフトのための水平クロック信号(HCLK)と、データ(デジタル化原始画像データ)がデータドライバー200でアナログに変換され、変換されたアナログ値をLCDパネル400に印加することを命令する水平同期開始信号(STH)と、データドライバー200へのデータや信号等のローディングを命令するロード信号(LOADまたはTP)を各々前記データドライバー200に出力する。

【0047】

また、タイミング制御部100はゲートラインに印加されるゲートオン信号の周期設定のためのゲートクロック信号(Gate clock)と、前記ゲートオン信号の開始を命令する垂直同期開始信号(STV)と、前記スキャンドライバー300の出力をイネーブルさせる出力イネーブル信号(0E;Out Enable)を前記スキャンドライバー300に出力する。

【0048】

一方、前記タイミング制御部100に内蔵される色補正部110は初期起動後、外部からR、G、Bそれぞれの原始画像データが入力されることによって前記原始画像データに対応する補正画像データを出力する。

【0049】

より詳しくは、前記色補正部110は液晶表示装置の初期起動以降に外部からR、G、B各々に対する原始画像データが入力されることにより、前記原始画像データに対応する補正画像データを予め設定してあるルックアップテーブルより抽出し、抽出された補正画像データを多階調変換して出力する。この時多階調変換される以前の補正画像データは原始画像データのビット数Nと同一になる場合もあり、原始画像データのビット数より多くなる場合もある。また、多階調変換された後の補正画像データは原始画像データのビット数と同一であることが好ましい。

【0050】

また前記液晶表示装置がアナログタイプである場合には、外部から入力されるアナログ原始画像信号をデジタル原始画像データに変換させるためのA/Dコンバータをさらに備えることが好ましい。

【0051】

また、以上に述べた実施例1では色補正部110を通じて外部のグラフィックコントローラー(図示せず)などから原始画像データの提供を受け一般的なタイミング制御部側に提供することをその一例として説明したが、一般的なタイミング制御部側の後端に配置しても本発明の要旨から逸脱しないだろう。

【0052】

また、この実施例1では色補正部をタイミング制御部に内蔵することをその一例として説明したが、タイミング制御部の外部に配置することもできる。

【0053】

データドライバー200はタイミング制御部100からR'、G'、B'デジタルデータ(R[0:N-1]、G[0:N-1]、B[0:N-1])の提供を受けてそれを保存して置き、LCDパネル400に供給することを命令するロード信号が印加されると、それぞれのデジタルデータに該当する電圧を選択してLCDパネル400にデータ電圧(V1, V2, V3, ..., Vn) (図示

10

20

30

40

50

せず)を伝達する。

【0054】

またデータドライバー200はLCDパネル400上に配列された画素に印加するデータ電圧の極性が毎フレームごとに互いに相反する反転になるようにデータ電圧(V1, V2, V3, ..., Vn)を出力する。この時、毎フレームごとに画素の極性が相反するように反転させることは既に周知の如く、液晶の一般的な特性に起因するためである。

【0055】

スキャンドライバー300はシフトレジスター、レベルシフター及びバッファーなどを含み、タイミング制御部100からゲートクロック信号と垂直同期開始信号(STV)の提供を受け、ゲート駆動電圧発生部(図示せず)またはタイミング制御部100から電圧(Von, Voff及びVcom)(図示せず)の提供を受けて、LCDパネル400上の各画素の電圧値を画素に伝達する。

【0056】

LCDパネル400はn個のデータラインと、前記データラインと交差して配列されたm個のゲートラインと、前記データラインと前記ゲートライン間に格子配列された一定の領域に形成され、第1の端子が前記ゲートラインに連結され、第2の端子が前記データラインに連結された画素で構成され、スキャンドライバー300から提供されるゲート電圧(G1, G2, ..., Gm)(図示せず)が当該画素に印加されることによりデータドライバー200から提供されるデータ電圧(V1, V2, ..., Vm)(図示せず)に応答して内蔵された当該画素電極を駆動する。

【0057】

図8は本発明による色補正部を概念的に説明するための図面である。

【0058】

図8を参照すると、本発明による色補正部はRデータ補正部112、Gデータ補正部114、Bデータ補正部116、第1多階調化部122、第2多階調化部124、第3多階調化部126を含む。

【0059】

動作する時、R、G、Bデータ補正部112、114、116は外部から入力されるR、G、Bそれぞれの8ビット原始画像データを液晶特性に合うように予め決められた9ビットデータに変換した後、第1乃至第3多階調化部122、124、126に各々出力し、第1乃至第3多階調化部122、124、126はR、G、Bそれぞれの8ビット補正画像データに変換した後、タイミング制御部100に提供する。ここで、好ましくは前記多階調化部122、124、126は空間的、そして時間的にディザーリング(Dithering:隣接ピクセルの平均値により中間レベルを表示する)処理とフレームレートコントロール(frame rate control;以下、FRC)処理を行う。つまり、空間的・時間的な視覚的平均化作用により、実質的な階調分解能を高める。

【0060】

以下、前記ディザーリング処理方式とFRC処理方式について簡略に説明する。

【0061】

一般に液晶表示装置では階調(GRAY)レベルを表現するためにFRCという方式が利用される。つまり、LCDパネルに表現できる画面一フレーム内の一つのピクセルはX、Y平面上の点で示すことができる。この時、Xは水平ライン番号を示し、Yは垂直ライン番号を示すが、フレーム番号を示す時間軸の変数をZと設定すると、一つの地点でのピクセルの位置に対する座標軸はX、Y、Zの3次元で表現できる。

【0062】

また、デューティ比率(DUTY RATE)はX、Yを一定の値に固定させ、その位置で決められたフレームが繰り返される間ピクセルがオンになる回数を前記決められたフレーム回数で割った値(比較)で定義される。例えば、LCDフレームの(1、1)位置である階調レベルのデューティ比率が1/2であると仮定すれば、(1、1)の位置では2フレーム中の1フレームだけピクセルがオンになるということを示す。従って液晶表示装置で階

10

20

30

40

50

調レベルを表現するためには、それぞれの階調レベルごとにデューティ比率を設定しておき、設定されたデューティ比率によってピクセルをオン／オフさせる。

【0063】

このような方法によってピクセルをオン／オフさせる方法をFRC方式という。

【0064】

しかし、このようなFRC方式だけでLCDを駆動すると、隣接したピクセルが同時にオン／オフされる現象が発生し得る。このように、隣接したピクセルが同時にオン／オフされると視覚的に画面がちらつくフリッカー(flicker)が発生する。

【0065】

このようなフリッカー現象を除去するためにはディザーリング方式が利用される。ディザーリング方式は同時に同じ階調レベルが隣接したピクセルに発生しても、ピクセルの表示位置、つまり、フレーム、垂直ラインまたは水平ラインの位置によって同一でないオン／オフ値を有するように制御する方式をいう。 10

【0066】

以下、前記色補正部の利用を具体化した実現方法を説明する。

【0067】

図9は本発明の一例としてBガンマ曲線(Blue gamma curve)を任意の目標ガンマ曲線(Target gamma curve)に変化させる方法の概念を説明する。

【0068】

図9のように、ブルーのガンマ曲線を目標ガンマ曲線に変化しようとする時、例えば130階調(8ビット=0～255での130)の輝度を目標ガンマ曲線まで低くするためには次の順序にしたがう。 20

【0069】

まず、原始画像データ、例えば、130階調情報を有するBデータが入力されることによって130階調に該当する目標ガンマ曲線の輝度を探す(1)。

【0070】

次に、目標ガンマ曲線上で見つけられた該当輝度に対応する元来のBガンマ曲線の対応点を探す(2)。万一Bガンマ曲線上で対応点(つまり、輝度)が存在しない場合には所定の内挿(interpolation)過程を通じてB階調値を探す。特にこのような内挿過程は入力画像データが低階調で入力される時行われる。 30

【0071】

次に、該当対応点の階調値を探す(3)。

【0072】

図9について調べると、前記順序で探した値は128.5となる。前記128.5は従来の8ビットデータでは表現できない値になる。従って階調分解能の拡張が必須である。つまり、8ビットよりさらに多い階調が表現できる9ビットあるいはさらに多いビットの対応値が必要となる。前記9ビットは512個の階調が表現できる。もちろん入力される8ビットよりさらに多くのビットに変換する時、色補正効果が十分に行われることは当業者であれば容易に分かる。 40

【0073】

従って、前記方法で256個の各々に該当するBデータの9ビット情報を探して変更することができる。変更された9ビットに対して液晶表示装置が表現できる方法は空間的ディザーリングと時間的フレームレートコントロール(frame rate control:FRC)方式によって円滑にディスプレイすることができる。

【0074】

前記図9では所定の目標ガンマ曲線を設定してブルー(B)ガンマ曲線を変化させることをその一例として説明したが、グリーン(G)ガンマ曲線を目標ガンマ曲線に設定し、設定されたGガンマ曲線を基準にBガンマ曲線を一致(または収斂)させることができる。

【0075】

50

また、前記方法を利用して 8 ビットを有する R のガンマ曲線も目標ガンマ曲線または設定された G ガンマ曲線に連動して 9 ビットの対応値を検索することは自明である。

【 0 0 7 6 】

図 10 は本発明によって 9 ビットのデータを 8 ビットで表現するディザーリング / FRC を説明するための図面である。

【 0 0 7 7 】

もし 9 ビットデータの最下位ビットが "1" である場合、上位 8 ビットデータと合成してどの位置になるか、また幾番目フレームに該当するかによって上位 8 ビットの値をそのまま送るか、前記 "1" を足して送れば、ディスプレイ画面ではその差異を感じることが少ない。

【 0 0 7 8 】

このような方法で R、G、B それぞれのデータに対してガンマ調整を行って R、G、B ガンマ曲線を測定すればブルー (B) の補正ガンマ曲線はブルー (B) の原始ガンマ曲線より低く設定され、レッド (R) の補正ガンマ曲線はレッド (R) の原始ガンマ曲線より高く設定される。

【 0 0 7 9 】

前記調整されたガンマ曲線を有する時の色座標と色温度の変化を図 11 と図 12 に各々示した。

【 0 0 8 0 】

図 11 は従来の色座標移動測定曲線 (ACC 前) と本発明による ACC 以降の色座標移動測定曲線 (ACC 後) を一つの図面に配置したものであり、図 12 は従来の色温度測定曲線 (ACC 前) と本発明による適応形色補正 (ACC) 以降の色温度測定曲線 (ACC 後) を一つの図面に配置したものである。

【 0 0 8 1 】

図 11 と図 12 を参照すると、従来の色座標の移動程度に比べて本発明による色座標の移動は非常に少なくなったことを確認でき、従来技術では激しく上昇した色温度変化が、本発明によれば殆ど変化なく一定に維持されていることを確認することができる。

【 0 0 8 2 】

一方、前記で説明した 9 ビットデータの代わりに 10 ビットを使用した場合には、ディザーリング / FRC が図 13 のように適用されれば 9 ビットと比較して同様な結果が出る。

【 0 0 8 3 】

図 13 は本発明によって 10 ビットデータを 8 ビットで表現するディザーリング / FRC 処理を説明するための図面であり、表 1 は本発明の一例によって 8 ビットに対する 10 ビットの一対一変換関係を示し、これに対応する FRC 実例を示す。

【 0 0 8 4 】

【表 1】

入力		出力			FRC			
10進数	16進数	10進数	上位8ビット	下位2ビット	1 <sup>st</sup> フレーム	2 <sup>nd</sup> フレーム	3 <sup>rd</sup> フレーム	4 <sup>th</sup> フレーム
146 <sub>10</sub>	92 <sub>16</sub>	557 <sub>10</sub>	8B <sub>16</sub>	01	8C <sub>16</sub>	8B <sub>16</sub>	8B <sub>16</sub>	8B <sub>16</sub>
147 <sub>10</sub>	93 <sub>16</sub>	561 <sub>10</sub>	8C <sub>16</sub>	01	8D <sub>16</sub>	8C <sub>16</sub>	8C <sub>16</sub>	8C <sub>16</sub>
148 <sub>10</sub>	94 <sub>16</sub>	565 <sub>10</sub>	8D <sub>16</sub>	01	8E <sub>16</sub>	8D <sub>16</sub>	8D <sub>16</sub>	8D <sub>16</sub>
149 <sub>10</sub>	95 <sub>16</sub>	570 <sub>10</sub>	8E <sub>16</sub>	10	8F <sub>16</sub>	8E <sub>16</sub>	8E <sub>16</sub>	8E <sub>16</sub>
150 <sub>10</sub>	96 <sub>16</sub>	574 <sub>10</sub>	8F <sub>16</sub>	10	90 <sub>16</sub>	8F <sub>16</sub>	8F <sub>16</sub>	8F <sub>16</sub>

【 0 0 8 5 】

前記表 1 に示したように、外部から 8 ビットの原始画像データを受信してデータ拡張により 10 ビットに変換してからメモリ (ルックアップテーブル) に保存し、外部から 8 ビットの原始画像データを受信する場合に保存された 10 ビットの補正画像データを呼び出して出力する。

10

20

30

40

50

## 【0086】

たとえ10ビットを出力しても、図13に示したようなFRC方式によって実質的には8ビットだけでもディスプレイすることが可能である。

## 【0087】

以上の実施例では8ビットの原始画像データに対応する10ビットの補正画像データを求めてガンマ曲線を調整したが、8ビットや10ビットに限定しない。即ち、6ビットの原始画像データに対応する8ビットの補正画像データを求めてガンマ曲線を調整することもできる。

## 【0088】

また8ビットの原始画像データに対して8ビットの補正画像データを求めてガンマ曲線を調整することも可能である。

10

## 【0089】

以下、8ビット-8ビット変換過程を簡略に説明する。

## 【0090】

まず、10ビットではない最も近い8ビットデータを探す。このように探した8ビットデータはFRC方式によってデータドライバーに伝送される。10ビットでFRCする方式は入力データの下位2ビットを用いて実現する。

## 【0091】

表2は本発明の他の一例によって8ビットに対する新たな8ビットの一対一変換関係を示し、これに対応するFRC実例を示す。

20

## 【0092】

## 【表2】

入力			出力		FRC			
10進数	16進数	下位2ビット	上位8ビット	下位2ビット	1 <sup>st</sup> フレーム	2 <sup>nd</sup> フレーム	3 <sup>rd</sup> フレーム	4 <sup>th</sup> フレーム
146 <sub>10</sub>	92 <sub>16</sub>	10	139 <sub>16</sub>	8B <sub>16</sub>	8C <sub>16</sub>	8C <sub>16</sub>	8B <sub>16</sub>	8B <sub>16</sub>
147 <sub>10</sub>	93 <sub>16</sub>	11	140 <sub>16</sub>	8C <sub>16</sub>	8D <sub>16</sub>	8D <sub>16</sub>	8D <sub>16</sub>	8C <sub>16</sub>
148 <sub>10</sub>	94 <sub>16</sub>	00	141 <sub>16</sub>	8D <sub>16</sub>	8E <sub>16</sub>	8D <sub>16</sub>	8D <sub>16</sub>	8D <sub>16</sub>
149 <sub>10</sub>	95 <sub>16</sub>	01	143 <sub>16</sub>	8F <sub>16</sub>	90 <sub>16</sub>	8F <sub>16</sub>	8F <sub>16</sub>	8F <sub>16</sub>
150 <sub>10</sub>	96 <sub>16</sub>	10	144 <sub>16</sub>	90 <sub>16</sub>	91 <sub>16</sub>	91 <sub>16</sub>	90 <sub>16</sub>	90 <sub>16</sub>

30

## 【0093】

下記の表3は前記表1で説明した8ビット-10ビット変換に対して前記表2で説明した8ビット-8ビット変換の差異を説明するための表である。

## 【0094】

## 【表3】

入力	146	147	148	149	150
10ビット	8B-01	8C-01	8D-01	8E-10	8F-10
8ビット	8B-10	8C-11	8D-00	8F-01	90-10
差異	+1	+2	-1	+2	+4

40

## 【0095】

前記表3に示したように、8ビット-8ビット変換の場合も単調増加するが、8ビット-10ビット変換に比べてガンマ曲線がスムースに変わらない短所がある。

## 【0096】

一方、より少ないビット数を利用するのでメモリ使用量が減る長所がある。もしこのような曲線が視認性に大きい影響を与えないならば適用することが可能である。

## 【0097】

以上では入力される画像データのビット数と同一であるかまたは大きいビット数に変換することを説明したが、駆動ICへの最終出力が6ビットである場合の適用に関する実施

50

例を説明すると次の通りである。

【0098】

9ビットのデータを生成する方法と類似しているが、上位6ビットと下位3ビットに分割してディザーリング／FRC処理を行えばよい。

【0099】

つまり、下位3ビットでディザーリング／FRC処理を行うので $8 (2^3)$ フレーム間の時間が必要となる。

【0100】

また、液晶の応答速度が問題になる場合には図14に示したように、6フレーム間だけFRC処理を行うこともできる。

10

【0101】

図14は本発明によって6フレーム間ディザーリング／FRC処理を説明するための図面である。この時、下位3ビットは"0"から"5"までだけ数を有するようにデータを修正する。

【0102】

下位3ビットの値が6個だけ存在するので6フレーム内にFRCを遂行すればよい。

【0103】

以下、前記図9で言及したように、Bガンマ曲線上でG階調の輝度に対するB階調値が存在しない時に遂行される内挿過程について添付した図面を参照してより詳細に説明する。

20

【0104】

図15は前記図9で一致するブルー(B)の輝度がない場合を説明するための図面であり、図16は前記図9で一致する輝度がない場合、データ生成方法を説明するための図面である。特に、目標ガンマ曲線をグリーン(G)ガンマ曲線に設定し、原始階調データを8ビットとし、補正階調データを10ビットとしたことをその一例として説明する。

【0105】

図15に示したように、上位階調から下位階調に変換する過程を通じて10ビットの補正画像データを作るとBガンマ曲線と会わない場合が発生する。

【0106】

このような場合には図16に示したように、該当階調データ(三角形表示)より上位階調から最下位階調までの輝度まで単調減少する任意の仮想ガンマ曲線を作る。次いで作られた仮想曲線に基づいて前記図9に示したように、上位階調から下位階調に変換する過程を通じて8ビット原始画像データを10ビットの補正画像データを生成する。

30

【0107】

このように生成された10ビットデータは所定形式でテーブル化されてメモリ、好ましくは揮発性メモリに保存し、毎回入力される原始画像データに対応して前記テーブルに保存された10ビットの補正画像データを抽出して出力する。

【0108】

前記出力された10ビット補正画像データは下位2ビットに基づいてFRC処理してデータドライバーとしては8ビットデータが伝送されると、ガンマ曲線がR、G、B別に一致する優れた画質のディスプレイを得ることができる。万一、一つの曲線に一致することでも階調によって色感が現れるとしたら、その色感をなくすために該当色のガンマ曲線を低くしたりその他の色のガンマ曲線を上げる方法で最適の補正画像データを探すことができる。

40

【0109】

以上では8ビットの原始画像データを10ビットの補正画像データに変更することをその一例として説明したが、9ビットの補正画像データに変更することができることは自明なことである。

【0110】

このような実施例を実現するための全体駆動概念に関する説明をすると次の通りである

50

。

## 【0111】

特に、タイミング制御部の最終出力が8ビットである場合についてだけ説明する。6ビット出力の場合は、6ビット出力に該当するディザーリング／FRCブロックを用いればいいためである。

## 【0112】

図17は本発明の第1実施例による色補正部を説明するための図面であって、特に、外部メモリに拡張データを保存する回路構成の概念図である。

## 【0113】

図17を参照すると、本発明の第1実施例による色補正部はROM制御器130、第1RAM132、第2RAM134、第3RAM136、第1多階調化部122、第2多階調化部124及び第3多階調化部126を含む。10

## 【0114】

この時第1乃至第3RAM132、134、136は外部から提供される原始画像データに対応する補正画像データを所定のルックアップテーブル(LUT)形態に保存し、原始画像データに対応する補正画像データの出力要請によって該当補正画像データを抽出して提供する。

## 【0115】

動作時に、液晶特性に最適に調整された拡張データが色補正部110の外部に保存されている時、色補正部110は電源投入直後の初期に外部ROM50から拡張データを読み込んで内部のRAM132、134、136にデータを各々保存する。20

## 【0116】

全てのデータが保存された後、グラフィックコントローラなどの外部から入力されるデジタル映像データがRAM132、134、136に蓄積され、拡張されたデータ9ビットをディザーリング／FRC処理を行う多階調化部122、124、126に送って最終的にタイミング制御部100を経由してデータドライバー200に出力する。

## 【0117】

図面上では外部から8ビットデータの提供を受けて9ビットデータに拡張した後、ディザーリング／FRC処理を通じて8ビットデータを出力することをその一例として説明したが、外部からNビットデータの提供を受けてNビットまたは前記Nより大きいビットでデータ拡張した後、ディザーリング／FRC処理を通じてNビットデータを出力することができるの自明なことである。30

## 【0118】

前記本発明の第1実施例による色補正部の回路構成は外部のROM50に拡張データを保存するので液晶パネルを変更しても変更された液晶パネルに最適な拡張データを保存するROM値だけを変えて対応できる長所がある。

## 【0119】

## (実施例2)

図18は本発明の第2実施例による色補正部を説明するための図面であって、特に、内部ROMに拡張データを保存する回路構成の概念図である。40

## 【0120】

図18を参照すると、本発明の第2実施例による色補正部は第1ROM142、第2ROM144、第3ROM146、第1多階調化部122、第2多階調化部124及び第3多階調化部126を含む。

## 【0121】

内部のROMを読む速度が充分であればROMからデータを読み込んだ後、内部のRAMを使用する必要がない。従って外部のデジタル映像データはROMに蓄積され、入力されるデータに合う拡張データである9ビットをディザーリング／FRC処理を行う多階調化部122、124、126に送って最終的にタイミング制御部100を経由してデータドライバー200に出力する。50

## 【0122】

画面上では外部から8ビットデータの提供を受けて9ビットデータに拡張した後、ディザーリング/FRC処理を通じて8ビットデータを出力することをその一例として説明したが、外部からNビットデータの提供を受けてNビットまたはNより大きいビットでデータ拡張した後、ディザーリング/FRC処理を通じてNビットデータを出力することができるは自明なことである。

## 【0123】

また、色補正部をタイミング制御部の前端に配置することをその一例として説明したが、色補正部をタイミング制御部の後端に配置することも可能である。

## 【0124】

前記本発明の第2実施例による色補正部の回路構成は外部に別途に追加的なROMを使用しないのでLCDの単価を下げることができる。

10

## 【0125】

## (実施例3)

図19は本発明の第3実施例による色補正部を説明するための図面であって、特に、従来のデジタルロジックを使用してデータを保存する場合である。

## 【0126】

図19を参照すると、第1乃至第3ロジック152、154、156は初期起動の時、外部からR、G、Bそれぞれの階調表現のための原始画像データの提供を受けて補正画像データを生成し所定の揮発性メモリ(図示せず)に保存し、初期起動の後、外部からR、G、Bそれぞれの原始画像データが入力されることによって前記揮発性メモリから前記原始画像データに対応する補正画像データを抽出してディザーリング及びFRC処理を行う第1乃至第3多階調化部122、124、126に出力する。

20

## 【0127】

前記では本発明の好ましい実施例を参照して説明したが、該当技術分野の熟練した当業者は特許請求の範囲に記載された本発明の思想及び領域から逸脱しない範囲内で本発明を多様に修正及び変更させることができることを理解することができる。

## 【0128】

以上説明したように、本発明によって外部からR、G、Bそれぞれの原始画像データが入力されることによってビット拡張を通じて新たなR、G、Bそれぞれの補正画像データを生成して保存し、保存されたR、G、Bそれぞれの補正画像データに対してR、G、Bそれぞれのガンマ曲線を別途に調節することができるので階調別色感が異なって現れる問題や色温度が急変する問題を解決することができる。

30

## 【0129】

また、前記ビット拡張を通じて新たなR、G、Bそれぞれの補正画像データを生成せずにもR、G、Bそれぞれの原始画像データのビットと同一なR、G、Bそれぞれの補正画像データを生成して保存し、保存されたR、G、Bそれぞれの補正画像データに対してR、G、Bそれぞれのガンマ曲線を別途に調節することができるのでメモリ使用量を低減しながら階調別色感が異なって現れる問題や色温度が急変する問題を解決できる。

## 【図面の簡単な説明】

40

## 【0130】

【図1】TNとECBモードで450nmと600nm波長での透過率の差異をnd値によって示す図面である。

【図2】前記図1の値が550nm波長での透過率に占める値を示す図面である。

【図3】一般的なPVA液晶表示装置で現れる階調パターンによる色感を説明するための図面である。

【図4】一般的なPVAモード液晶のホワイトグレー別色座標の変化を説明するための図面である。

【図5】PVAモードの階調別色温度測定曲線を示す図面である。

【図6】一般的な階調別R、G、Bガンマ曲線を示す図面である。

50

【図7】本発明の一実施例による液晶表示装置を説明するための図面である。

【図8】本発明による色補正部を概念的に説明するための図面である。

【図9】本発明の一例によってBガンマ曲線を任意の目標ガンマ曲線に変化させる方法の概念を説明するための図面である。

【図10】本発明によって9ビットのデータを8ビットで表現するディザーリング/FRCを説明するための図面である。

【図11】従来の色座標移動測定曲線と本発明による色補正以降の色座標移動測定曲線を一つの図面に配置した図面である。

【図12】従来の色温度測定曲線と本発明による色補正以降の色温度測定曲線を一つの図面に配置した図面である。

10

【図13】本発明によって10ビットデータを8ビットで表現するディザーリング/FRC処理を説明するための図面である。

【図14】本発明によって6フレーム間ディザーリング/FRC処理を説明するための図面である。

【図15】前記図9で一致するBの輝度がないことを説明するための図面である。

【図16】前記図9で一致する輝度がない場合データ生成方法を説明するための図面である。

【図17】本発明の第1実施例による色補正部を説明するための図面である。

【図18】本発明の第2実施例による色補正部を説明するための図面である。

【図19】本発明の第3実施例による色補正部を説明するための図面である。

20

【符号の説明】

【0131】

50 非揮発性メモリ(またはROM)

100 タイミング制御部

110 色補正部

112、114、116 データ補正部

122、124、126 多階調化部

130 ROM制御器

132、134、136 挥発性メモリ

142、144、146 ROM

30

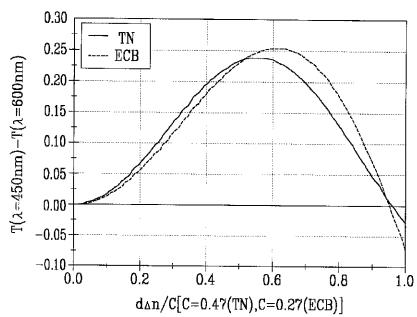
152、154、156 ロジック

200 データドライバー

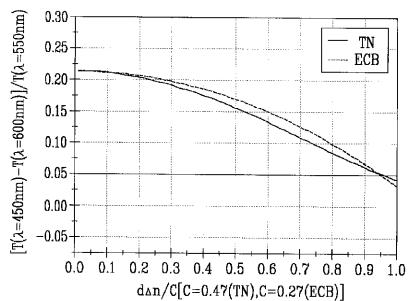
300 スキャンドライバー

400 LCDパネル

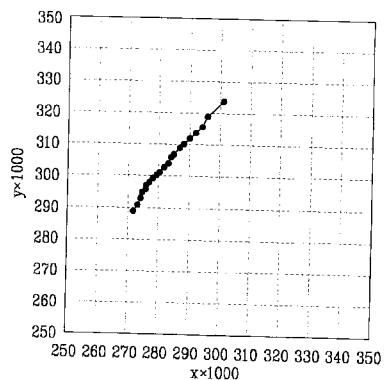
【図1】



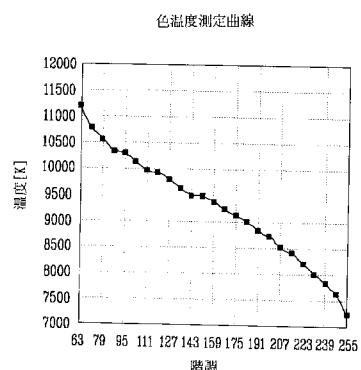
【図2】



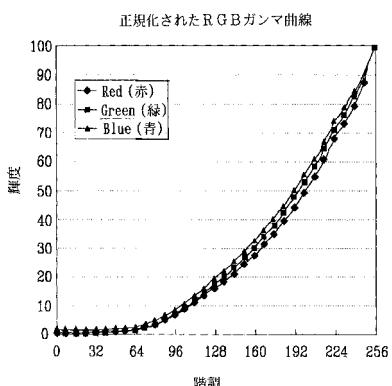
【図4】



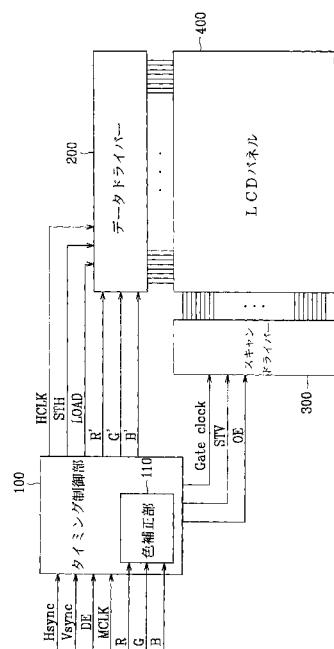
【図5】



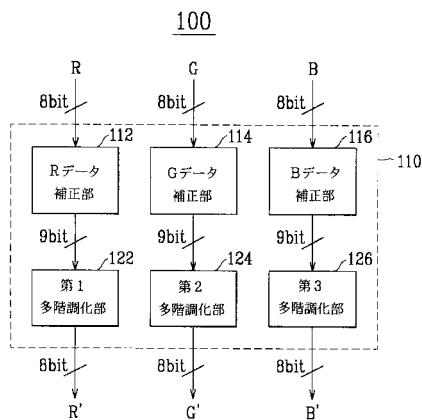
【図6】



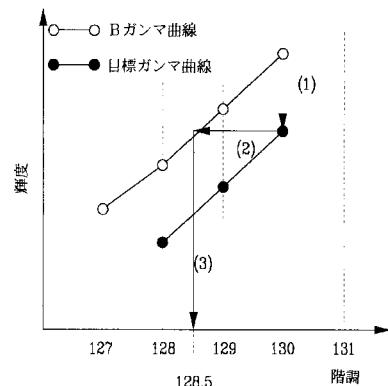
【図7】



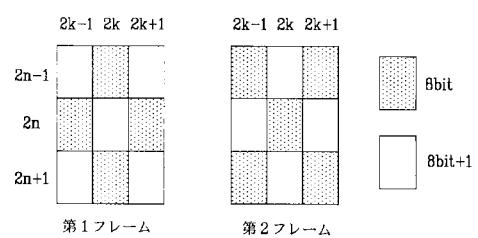
【図 8】



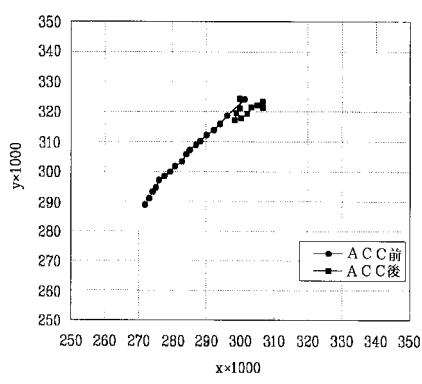
【図 9】



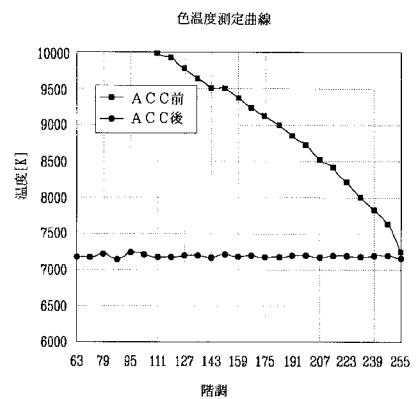
【図 10】



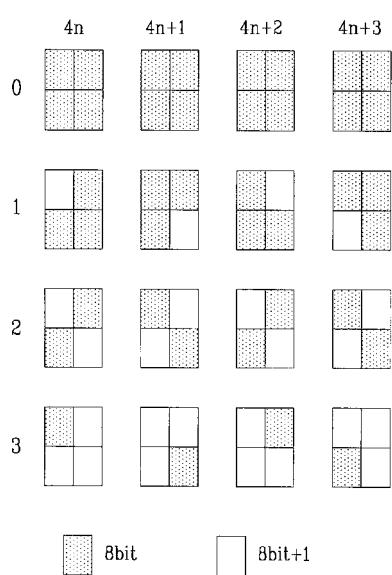
【図 11】



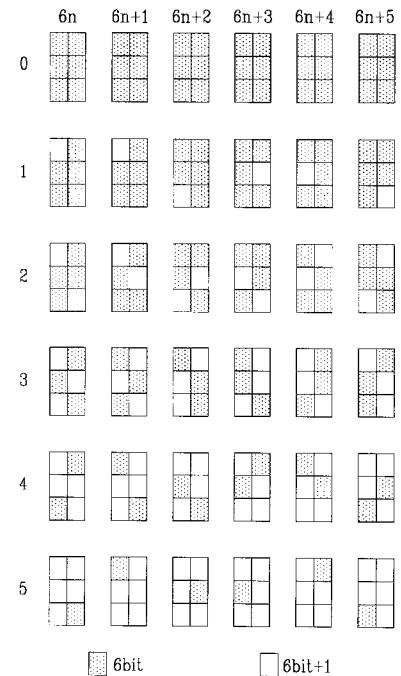
【図 12】



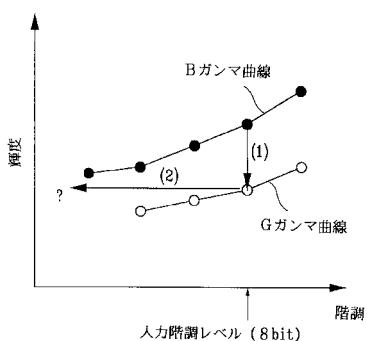
【図13】



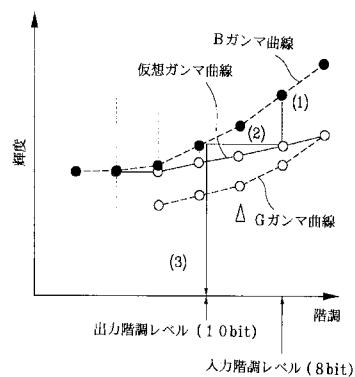
【図14】



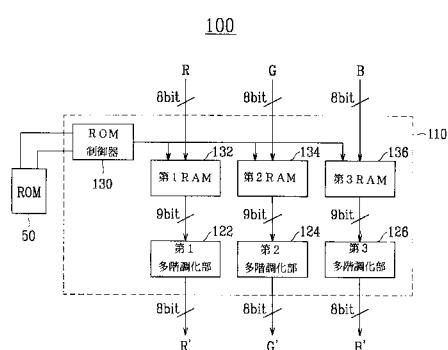
【図15】



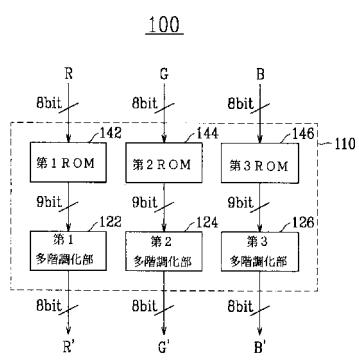
【図16】



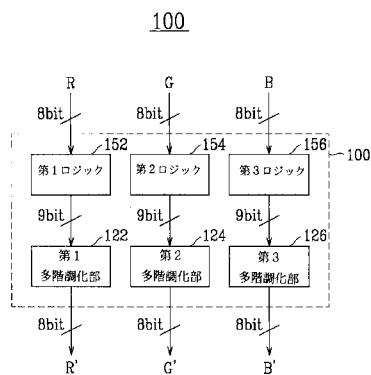
【図17】



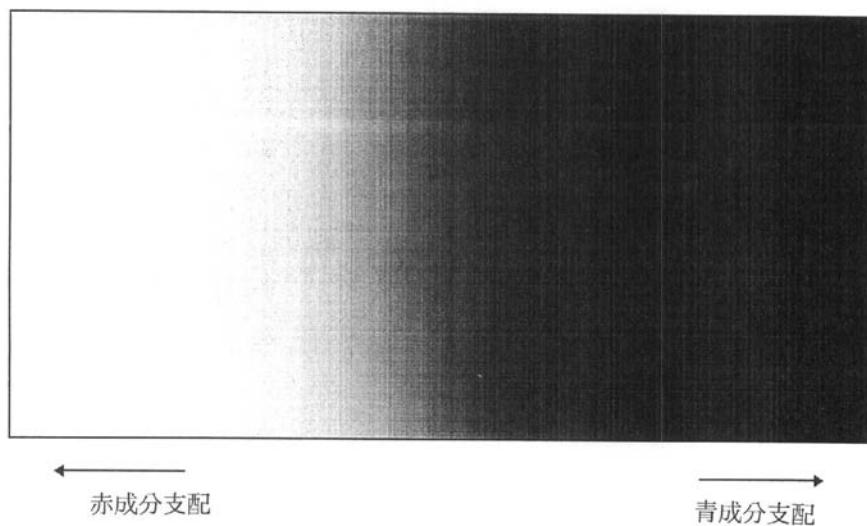
【図18】



【図19】



【図3】



---

フロントページの続き

(51)Int.Cl.

F I

G 0 9 G	3/20	6 4 1 G
G 0 9 G	3/20	6 2 2 B
G 0 9 G	3/20	6 2 3 B
G 0 2 F	1/133	5 7 5
G 0 2 F	1/133	5 1 0

(72)発明者 李 昇 祐

大韓民国ソウル市衿川区禿山1洞293-10番地禿山現代アパート102棟1008号

(72)発明者 金 鍾 宣

大韓民国京畿道平澤市獨谷洞475番地東部アパート101棟106号

(72)発明者 権 秀 現

大韓民国京畿道水原市勸善区金谷洞シンミジュアパート1棟1010号

審査官 西島 篤宏

(56)参考文献 特開平11-015444(JP, A)

特開2001-008219(JP, A)

欧州特許出願公開第00994379(EP, A1)

特開平06-214523(JP, A)

特開2003-015612(JP, A)

特開2000-020037(JP, A)

特開平02-271389(JP, A)

(58)調査した分野(Int.Cl., DB名)

G 0 9 G 3 / 0 0 - 5 / 4 2

G 0 2 F 1 / 1 3 3 5 0 5 - 5 8 0

专利名称(译)	具有色彩校正功能的液晶显示装置，驱动装置及其驱动方法		
公开(公告)号	<a href="#">JP4923021B2</a>	公开(公告)日	2012-04-25
申请号	JP2008278396	申请日	2008-10-29
[标]申请(专利权)人(译)	三星电子株式会社		
申请(专利权)人(译)	三星电子株式会社		
当前申请(专利权)人(译)	三星电子株式会社		
[标]发明人	李昇祐 金鍾宣 權秀現		
发明人	李昇祐 金鍾宣 權秀現		
IPC分类号	G09G3/36 G09G3/20 G02F1/133 G02F1/1337 H04N5/66 H04N9/30 H04N9/64		
CPC分类号	G09G3/3607 G09G3/2055 G09G2320/0276		
FI分类号	G09G3/36 G09G3/20.650.M G09G3/20.641.Q G09G3/20.612.J G09G3/20.631.V G09G3/20.641.G G09G3/20.622.B G09G3/20.623.B G02F1/133.575 G02F1/133.510		
F-TERM分类号	2H093/NA53 2H093/NA54 2H093/NC13 2H093/NC14 2H093/NC24 2H093/NC29 2H093/ND06 2H093/ND24 2H093/NF09 2H193/ZA02 2H193/ZC16 2H193/ZC24 2H193/ZD23 2H193/ZD24 2H193/ZD25 2H193/ZD27 2H193/ZD30 2H193/ZF12 2H193/ZF13 2H193/ZF15 2H193/ZF16 2H193/ZF17 2H193/ZF18 2H193/ZF23 2H193/ZF35 2H193/ZQ06 2H193/ZQ08 2H193/ZQ11 2H193/ZQ16 5C006/AA12 5C006/AA22 5C006/AF11 5C006/AF46 5C006/BB11 5C006/BC13 5C006/BF01 5C006/BF08 5C080/AA10 5C080/BB05 5C080/CC03 5C080/DD01 5C080/EE28 5C080/EE29 5C080/EE30 5C080/GG12 5C080/JJ02 5C080/JJ05		
代理人(译)	山下大沽嗣		
优先权	1020010041186 2001-07-10 KR		
其他公开文献	JP2009064031A		
外部链接	<a href="#">Espacenet</a>		

**摘要(译)**

(经修改) 甲LCD图像显示能见度问题和当出现在液晶显示设备及其驱动装置及其方法具有用于解决上述课题的色温度的变化的颜色校正功能不同的灰度级的色彩感提供。R，G，B数据校正部分112,114,116校正从外部输入的R，G，B的8位源图像数据到预定的9位数据，以符合液晶特性。分别对第一至第三多灰度单元122,124和126以及第一至第三多灰度单元122,124和126分别输出8位R，G和B进入校正的图像数据。其结果是，R，G，R相对于B各自校正的图像数据，G，问题和颜色温度，因为乙出现不同灰度级的色彩感每个伽马曲线可单独调节突然改变这个问题可以解决。点域8

入力		出力				RRC			
10進数	10進数	10進数	上位2バイト	下位2バイト	187バイト	227バイト	347バイト	447バイト	
146	92 <sub>E</sub>	567 <sub>D</sub>	88 <sub>E</sub>	01	8C <sub>H</sub>	88 <sub>H</sub>	89 <sub>H</sub>	88 <sub>H</sub>	
147	93 <sub>E</sub>	568 <sub>D</sub>	88 <sub>E</sub>	01	8D <sub>H</sub>	8C <sub>H</sub>	8C <sub>H</sub>	8C <sub>H</sub>	
148	94 <sub>E</sub>	569 <sub>D</sub>	89 <sub>E</sub>	01	8E <sub>H</sub>	8D <sub>H</sub>	8D <sub>H</sub>	8D <sub>H</sub>	
149	95 <sub>E</sub>	570 <sub>D</sub>	8F <sub>E</sub>	10	8F <sub>H</sub>	8E <sub>H</sub>	8E <sub>H</sub>	8E <sub>H</sub>	
150	96 <sub>E</sub>	574 <sub>D</sub>	8F <sub>E</sub>	10	90 <sub>H</sub>	8F <sub>H</sub>	8F <sub>H</sub>	8F <sub>H</sub>	