

(19) 日本国特許庁(JP)

(12) 公表特許公報(A)

(11) 特許出願公表番号

特表2009-508155

(P2009-508155A)

(43) 公表日 平成21年2月26日(2009.2.26)

(51) Int.Cl.	F I	テーマコード (参考)
G09G 3/36 (2006.01)	G09G 3/36	2H093
G09G 3/20 (2006.01)	G09G 3/20 622G	5C006
G09F 9/30 (2006.01)	G09G 3/20 642A	5C080
G02F 1/133 (2006.01)	G09F 9/30 338	5C094
	G02F 1/133 550	
審査請求 未請求 予備審査請求 未請求 (全 18 頁)		

(21) 出願番号 特願2008-529634 (P2008-529634)
 (86) (22) 出願日 平成18年9月7日(2006.9.7)
 (85) 翻訳文提出日 平成20年1月31日(2008.1.31)
 (86) 国際出願番号 PCT/EP2006/066130
 (87) 国際公開番号 W02007/028818
 (87) 国際公開日 平成19年3月15日(2007.3.15)
 (31) 優先権主張番号 0509224
 (32) 優先日 平成17年9月9日(2005.9.9)
 (33) 優先権主張国 フランス (FR)

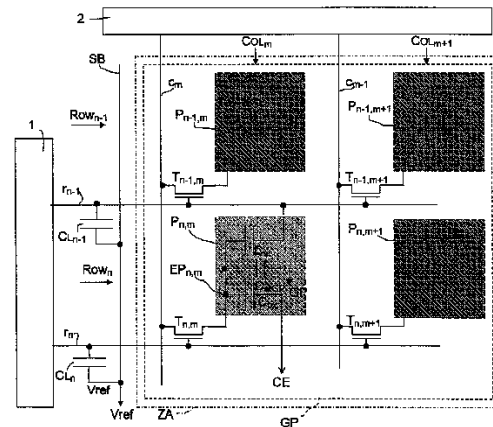
(71) 出願人 505157485
 テールズ
 フランス 92200 ノイリーシュール
 ルーセヌ リュー ドゥ ヴィリエール
 45
 (74) 代理人 100071054
 弁理士 木村 高久
 (72) 発明者 クレッツ、ティエリー
 フランス、エフ-38430 サン ジャ
 ンド モワラン、165 シャン ド
 ラ クール
 Fターム(参考) 2H093 NA16 NA45 NA53 NC10 NC34
 NC35 NC67 ND15 ND40 NH18
 5C006 AF42 BB16 BC06 BC20 BF37
 FA22

最終頁に続く

(54) 【発明の名称】 能動マトリクス型のマトリクス型液晶ディスプレイ

(57) 【要約】

本発明は、能動ゾーン(ZA)内でN本の選択ラインのうち1本の選択ライン(r_n)およびM本のデータラインのうち1本のデータライン(c_m)を介して各々がアドレス指定可能な複数のピクセル電極($EP_{n,m}$)と、当該マトリクスの各ピクセル電極($EP_{n,m}$)に接続している蓄積キャパシタ(C_{st})とを含み、当該マトリクスの各選択ライン(r_n)に対してライン安定化キャパシタンス(CL_n)が提供されている液晶ディスプレイの能動マトリクスに関する。前記安定化キャパシタの第1電極が前記選択ライン(r_n)に接続し、前記安定化キャパシタの第2電極が基準電圧(V_{ref})に接続している。本発明は、特に一体型ドライバを備えた能動マトリクス型の液晶マトリクス・ディスプレイに適用できる。



【特許請求の範囲】

【請求項 1】

N本の選択ラインのうち1本を選択ライン(r_n)およびM本データラインのうち1本のデータライン(c_m)を用いて各々がアドレス指定可能な、能動ゾーン(ZA)内の複数のピクセル電極($EP_{n,m}$)と、マトリクスの各ピクセル電極($EP_{n,m}$)に接続している蓄積キャパシタ(C_{st})とを含む、液晶ディスプレイ用の能動マトリクスであって、

各選択ライン(r_n)毎に、ライン安定化キャパシタ(CL_n)を含み、前記キャパシタ内で第1電極が前記選択ライン(r_n)に接続し、かつ第2電極が基準電圧(V_{ref})に接続していることを特徴とする能動マトリクス。

10

【請求項 2】

前記基準電圧(V_{ref})が、前記マトリクスの全ての安定化キャパシタに共通であることを特徴とする、請求項1に記載の能動マトリクス。

【請求項 3】

前記安定化キャパシタが、前記能動ゾーン(ZA)の外側に形成されていることを特徴とする、請求項1または2に記載の能動マトリクス。

【請求項 4】

ある選択ライン(r_n)における前記安定化キャパシタ(CL_n)が、並列に配置された複数の基本キャパシタ($CL_{1,n}, \dots, CL_{k,n}$)を含むことを特徴とする、請求項3に記載の能動マトリクス。

20

【請求項 5】

ある選択ラインにおける前記安定化キャパシタの前記第2電極が、少なくとも1個の絶縁層により当該ラインから分離されたレベルにおいて、前記選択ラインと交差する少なくとも1個の導電バス(SB)から形成されることを特徴とする、請求項3または4に記載の能動マトリクス。

【請求項 6】

ある選択ライン(r_n)における前記安定化キャパシタ(CL_n)が、前記能動ゾーン(ZA)内に形成され、1データライン(c_m, c_{m+1})毎に1個ずつ並列に配置された複数の基本安定化キャパシタ($CL_{n,m}, CL_{n,m+1}$)に等価のように、前記ラインに沿って分散されることを特徴とする、請求項1または2に記載の能動マトリクス。

30

【請求項 7】

ある選択ラインにおける前記安定化キャパシタの前記第2電極が、少なくとも1個の絶縁レベルにより当該ラインのレベルから分離された選択ラインに対向する部品を少なくとも含む導電バス(SP)により形成されることを特徴とする、請求項6に記載の能動マトリクス。

【請求項 8】

前記導電バス(SP)が、前記データライン(c_m, c_{m+1})に並列な垂直導体(B_m, B_{m+1})のネットワークを含むことを特徴とする、請求項7に記載の能動マトリクス。

【請求項 9】

前記導電バス(SP)が、前記選択ライン(r_{n-1}, r_n)に並列な水平導体(B_{n-1}, B_n)のネットワークを含むことを特徴とする、請求項7に記載の能動マトリクス。

40

【請求項 10】

前記水平または垂直導体が、前記選択および／またはデータラインに対応する1個以上のレベルに形成されることを特徴とする、請求項8または9に記載のマトリクス。

【請求項 11】

前記導電バス(SP)が、前記選択およびデータラインの上方または下方に形成された導電面により、かつ少なくとも1個の絶縁レベルにより当該ラインのレベルから分離されたレベルにおいて形成されることを特徴とする、請求項7～9のいずれか一項に記載の能

50

動マトリクス。

【請求項 1 2】

前記導電バス（S B，S P）が、前記マトリクスの既存の導電面（G P）上に、またはこれにより形成されていることを特徴とする、請求項 5 または 1 0 に記載の能動マトリクス。

【請求項 1 3】

前記導電バスが、少なくとも 1 個の絶縁レベルにより前記ピクセル電極から分離されたレベルに、ピクセル電極に対向する部分を含むことにより各ピクセル電極に追加的な蓄積キャパシタが形成されることを特徴とする、請求項 7 ～ 1 2 のいずれか一項に記載の能動マトリクス。

10

【請求項 1 4】

請求項 1 ～ 1 3 のいずれか一項に記載の能動マトリクスを含むマトリクス型液晶ディスプレイ。

【発明の詳細な説明】

【技術分野】

【0 0 0 1】

本発明はマトリクス型液晶ディスプレイ（L C D）、特に能動マトリクス・ディスプレイに関する。

【背景技術】

【0 0 0 2】

能動マトリクス・ディスプレイは、表示したいデータに対応するグレー・レベルを表示すべくピクセルアドレス指定装置により適切に制御される、各ピクセル内の能動素子を含んでいる。

20

【0 0 0 3】

ピクセルアドレス指定装置は通常、各ビデオフレーム上で 1 個ずつ順に行が選択されるようにディスプレイ上の行選択ラインを制御するラインドライバと呼ばれる制御回路および、表示したいデータに対応する電圧レベルを列に印加する一般に列ドライバと呼ばれるディスプレイ上のピクセル列制御回路を含んでいる。以下において、ドライバまたはドライバ群という用語は、当該制御回路またはアドレス指定装置を指す。当該ドライバは、能動マトリクスと同一基板上で当該マトリクスの周辺に、かつ同一製造技術により形成されている場合、一体化されていると言われる。

30

【0 0 0 4】

最新のアモルファスシリコン技術によれば、一体型ラインドライバはトランジスタ負荷、従って当該トランジスタの閾値電圧のドリフトを制限すべく高出力インピーダンス型である。この種のドライバにおいて、ラインが選択されていない場合（ディスプレイへのアドレス指定時間の 9 9 % を超える時間に相当）、いわゆる浮動状態にある。この状態では、ラインは全ての寄生変動、特にラインと列の交差に起因する容量結合に関する変動に感応する。より正確には、各々の新たに選択されたラインについて、表示したいデータがディスプレイの全ての列に適用され、ラインと列間の交差に起因する容量結合の結果、選択されていないラインの電圧レベルは当該列において変動する。これはディスプレイの表示品質に影響を及ぼす。

40

【0 0 0 5】

特に、当該結合に起因してディスプレイ上で不要なラインの選択が行なわれ、その結果、当該ラインのデータが変更される恐れがある。これがいわゆる複数行選択問題である。

【0 0 0 6】

能動マトリクスの各ピクセル電極に関連付けられた蓄積キャパシタの製造に用いる方法によっては、他の不要な影響が生じる恐れがある。特に、画素行選択ラインを用いて蓄積キャパシタを製造する場合に、当該結合はまた、蓄積キャパシタを介してピクセルに蓄積された電圧レベルを変動させる恐れがあり、表示品質に影響を及ぼす。

【0 0 0 7】

50

更に、そのような構造において、各ラインの総キャパシタンスは、蓄積キャパシタを介して当該ラインのピクセルに表示されるビデオ情報に依存する。この総キャパシタンスは第一近似として、当該ラインと当該マトリクス各列との間の全ての結合キャパシタンスの合計に、当該ラインで生じた付随する液晶キャパシタンスと直列である全ての蓄積キャパシタンスの合計を加えたものに依存する。この依存性により表示の不均一性が生じる恐れがある。

【発明の開示】

【発明が解決しようとする課題】

【0008】

本発明の目的の一つは、このようなラインドライバの利用に関する様々な短所を解決することである。

10

【0009】

各ラインに安定化キャパシタを設置することにより、これらの様々な短所を解決し、特に寄生結合への感応性を除去する一つの技術的な解決策が本発明において見出された。当該キャパシタの値は、ラインを安定させてビデオ妨害を抑制するのに十分大きく、例えばディスプレイ画面のグレー・レベルのスケールのピッチより低いレベルに選択される。各マトリクス選択ラインに設置された当該キャパシタは、付随するラインレベルを安定させることができる。ディスプレイの動作およびディスプレイの性能、特に表示の均一性が向上する。

【0010】

20

本発明の別の目的は、修理ゾーンを好適に用意することにより、各ラインにおけるそのようなキャパシタの設置に関する製造効率の低下を防ぐことである。

【課題を解決するための手段】

【0011】

従って、本発明は液晶画面の能動マトリクスに関し、当該マトリクスは、N本の選択ラインのうち1本の選択ラインおよびM本のデータラインのうち1本のデータラインを用いて各々がアドレス指定可能な、能動ゾーン内の複数のピクセル電極と、当該マトリクス内の各ピクセル電極に接続している蓄積キャパシタとを含み、各選択ライン毎に、ライン安定化キャパシタを含んでいて当該キャパシタ内で第1電極が前記選択ラインに接続し、かつ第2電極が基準電圧に接続していることを特徴とする。

30

【0012】

本発明の一実施形態によれば、前記安定化キャパシタは、ディスプレイの能動ゾーンの外側に形成されている。当該キャパシタは、ディスプレイの関連付けられた選択ラインと基準レベル、通常はライン制御回路のアナログ電源中の基準レベルとの間に接続されている。

【0013】

ディスプレイの修理を容易にする一つの改良において、前記安定化キャパシタは基本キャパシタの並列な組で形成されている。

【0014】

本発明の別の実施形態によれば、選択ラインの安定化キャパシタは能動ゾーン内に形成されており、少なくとも1個の絶縁層により当該ラインのレベルから分離された選択ラインに対向する部品を含む導電バスを用いて、前記ラインに沿って分散されている。当該バスは、導電面により、あるいは並列、垂直または水平な導体のネットワークにより形成されていてよい。本発明によるライン安定化キャパシタの導電バスは好適には、各ピクセルに対して追加的な蓄積キャパシタを形成することができる。

40

【0015】

本発明はまた、能動マトリクス等を含む液晶マトリクス・ディスプレイにも関する。

【0016】

本発明の他の利点および特徴は、本発明の説明のために提供する非限定的な以下の記載を添付の図面を参照しながら精査することでより明確になるであろう。

50

【発明を実施するための最良の形態】

【0017】

図1に、 Row_{n-1} 、 Row_n のようにN行、かつ Col_m 、 Col_{m+1} のようにM列で構成された $N \times M$ 個のピクセルを含む、現行技術によるディスプレイの能動マトリクスを模式的に示す。各ピクセルは、マトリクスの選択ラインおよびデータラインによりアドレス指定することができる。一般に「ラインドライバ」と呼ばれる選択ラインの制御回路1は、N本の選択ラインの各々に連続的なアドレス指定信号を送る。特に、行 Row_{n-1} および Row_n の選択ライン r_{n-1} および r_n を制御する。

【0018】

一般に「列ドライバ」と呼ばれる列制御回路2は、M個のピクセル列に関連付けられM本のデータラインの各々に示すグレー・レベルに対応する電圧レベルを印加する。ディスプレイの各ピクセル列毎に、列ドライバ2により制御されるデータラインが存在する。特に、データライン c_m 、 c_{m+1} は各々、列 Col_m 、 Col_{m+1} に関連付けられたデータラインである。

【0019】

ラインドライバ1と列ドライバ2はマトリクスに一体化できる。この場合、これらはマトリクスの能動ゾーンの周囲に形成される。換言すれば、ゾーンはピクセルを含んでいる。これらはまた、マトリクスの外部にあってもよい。

【0020】

図に示す例のように、第n行 Row_n および第m列 Col_m に位置するピクセル $P_{n,m}$ が存在する。当該ピクセルは、行 Row_n に対応する選択ライン r_n の選択、および列 Col_m に対応するデータライン c_m の表示電圧の印加によりアドレス指定することができる。

【0021】

各ピクセルは、能動マトリクスに形成された導電電極であるピクセル電極 $EP_{n,m}$ を含んでいる。当該電極は、透過的アプリケーションでは透明、反射的アプリケーションでは不透明である。

【0022】

ディスプレイは能動マトリクス、対極を形成する基板、およびマトリクスと対極の間の液晶を含んでいる。ピクセル・キャパシタが、能動マトリクス上の各ピクセル電極とディスプレイの対極CEとの間に形成されている。

【0023】

ピクセル $P_{n,m}$ のピクセル電極 $EP_{n,m}$ は、能動スイッチング素子、通常は図に示すトランジスタにより制御される。ピクセル $P_{n,m}$ は従って、列ドライバ2により制御されるデータライン c_m とピクセル電極 $EP_{n,m}$ の間に直列に接続されたトランジスタ $T_{n,m}$ に関連付けられている。当該トランジスタは、考慮対象であるピクセルに対応してラインドライバ1により印加される行選択信号により制御される。実際には、当該トランジスタのゲートは考慮対象である行の選択ラインに接続（またはこれにより形成）されている。実際には、単一行のトランジスタゲートは全て、ラインドライバが行選択信号を印加する能動マトリクスの同一導電ラインに接続（またはこれにより形成）されている。

【0024】

ピクセルに関連付けられたトランジスタは、対応する行選択ライン、例えばピクセル $P_{n,m}$ の場合は行 r_n に選択信号を印加し、かつ関連付けられたデータラインに帯電させる電圧を、例えばピクセル $P_{n,m}$ の場合はデータライン c_m に印加することにより有効にされる。選択行にアドレス指定された場合に、ピクセルに関連付けられたトランジスタはこのように、表示したいグレー・レベルを表わす電圧に当該ピクセル $P_{n,m}$ を帯電させる。ラインが選択されていない場合、トランジスタは当該ピクセルをマトリクスの残りの部分から分離する開回路に等価であるため、帯電された電圧レベルをビデオフレームに必要なだけ長く維持できるようにすべきである。

10

20

30

40

50

【0025】

これを実現するには、寄生平面容量により、隣接する選択およびデータラインに存在する結合に起因してフレームの持続期間にわたり電圧レベルを維持するにはピクセル・キャパシタが不十分なため、通常はピクセル電極 $EP_{n,m}$ と能動マトリクス of 導電レベルの間に蓄積キャパシタが形成されて備えられる。当該ピクセル蓄積キャパシタは、各種の仕方 with 製造され、考慮対象である能動マトリクス技術に応じて単独で、または組み合わせて用いてもよい。本明細書に示す例では、ピクセル電極と前の選択ラインとの間に蓄積キャパシタ C_{st} が形成される、例えば、ピクセル $P_{n,m}$ の場合、蓄積キャパシタ C_{st} は、ピクセル電極 $EP_{n,m}$ と選択ライン r_{n-1} との間に形成される。当該キャパシタは各種の仕方 with 形成することができる。例えば、ピクセル電極が前の選択ラインを部分的にカバーするように、いわゆる「キャパシタ・オン・ゲート」構造が設計されている。導電バスはまた、選択ラインの各対の間に提供することができ、これは前の選択ラインに電気的に接続されている。

10

【0026】

図に示す例では、各ピクセル電極と、通常は接地面と呼ばれる導電面 GP との間に形成され、基準電圧 V_{GP} に調整され、実際にはマトリクス of 選択およびデータラインの下方または上方に置かれる追加的な蓄積キャパシタ C_{stGP} が存在する。

【0027】

本発明によれば、ライン of 平面容量を増やすべく、マトリクス of 各々の行選択ラインに当該ライン用 of 安定化キャパシタが備えられている。このように、ラインが選択されていない場合、当該ライン of 平面容量は、当該ラインおよび当該ライン of ピクセルが、ラインドライバ1からの対応出力 of 高インピーダンス状態に起因する各種 of 妨害に感応しないようにできる。特に、複数ライン選択 of 影響が回避される。

20

【0028】

図2に本発明 of 第1実施形態を示し、これによればトランジスタと共にピクセルを含むマトリクス of 能動ゾーン of 外側の各ラインに安定化キャパシタが形成される。図に示す例では、当該安定化キャパシタはラインドライバ1からの出力と、図に破線で示す能動ゾーン ZA との間に形成される。このように、ライン r_{n-1} に関連付けられた安定化キャパシタ CL_{n-1} およびライン r_n に関連付けられた CL_n が存在する。各々の安定化キャパシタは、第1電極を形成する関連ラインと、基準電圧 V_{ref} に給電される第2電極を形成する導電バス SB との間に形成される。基準電圧 V_{ref} は、マトリクス内 of 全ての安定化キャパシタについて共通である。

30

【0029】

基準電圧 V_{ref} は、ディスプレイ of 特徴に応じて定義される特定の電圧であってもよい。当該電圧 V_{ref} は直流電圧である。これは通常、接地面 GP (図1) of 電圧 V_{GP} 、または対極 of 電圧 V_{CE} であってもよい。ラインドライバにより給電される基準電圧は通常、マトリクス内 of トランジスタ of 阻止電圧 V_{goff} はも適している。基準電圧 V_{ref} は、マトリクス内 of 全ての安定化キャパシタについて共通である。

【0030】

一つ of 実際的かつ簡単な実施形態は、導電バス SP 、通常は垂直バスを能動マトリクス上で、但し全ての選択ラインと交差する能動ゾーン of 外側に形成するステップを含んでいる。当該導電バスは、好適には既存 of 技術レベル、通常は図1に示すマトリクス of 導電面 GP と同一レベルにある少なくとも1個 of 絶縁層を通る選択ライン of 導電レベルから分離された導電レベル of マトリクスに形成することができる。

40

【0031】

図3～5に本発明 of 安定化キャパシタ of 他の実施形態を示し、この場合は能動ゾーン内に安定化キャパシタが形成される。当該実施形態において、選択ライン r_n of 安定化キャパシタはマトリクス of 能動ゾーンに形成され、当該選択ラインに沿って分散されている。これは、 M 個 of 並列な基本キャパシタに等価である。すなわち1列 (またはデータライン) に1個ずつ、 $CL_{n,m}$ 、 $CL_{n,m+1}$. . . となる。

50

【0032】

図3に示す例示的な実施形態において、導電バスSPは、基準電圧レベル V_{ref} に調整された透明な導電材料であるマトリクスを選択およびデータラインの下方または上方に設けられた導電面の形で用いる。当該平面SPは、少なくとも1個の絶縁レベルにより選択ラインレベルから分離された選択ラインを向く固体部品を有し、従って本発明による選択ラインの安定化キャパシタを形成する。

【0033】

上の結果、選択ラインに関連付けられた基本安定化キャパシタ、例えば列 Col_m 上のライン r_{n-1} に関連付けられた基本キャパシタ $CL_{n-1,m}$ が得られる。当該安定化キャパシタ $CL_{n-1,m}$ は、ピクセル列 Col_m の選択ライン r_{n-1} と導電面SPとの間に接続されている。ライン r_{n-1} の当該基本安定化キャパシタは、ピクセル $P_{n,m}$ の蓄積キャパシタ C_{st} と共通の電極を備えている。当該蓄積キャパシタ C_{st} は列 Col_m において、ピクセル電極 $EP_{n,m}$ と前の選択ライン r_{n-1} との間の形成されている。

10

【0034】

導電面SPがピクセル電極の下に固体部品を含んでいる場合、各ピクセルに対して追加的な蓄積キャパシタ C_{st} をも形成する。この追加的な蓄積キャパシタ C_{st} は図中ではピクセル $P_{n,m}$ について表わされている。当該キャパシタ C_{st} は、関係する電極に対向する平面の部分により、ピクセル電極 $EP_{n,m}$ と導電面SPの間に形成されている。

20

【0035】

好適には、当該導電面SPは、マトリクスを選択およびデータラインの上方または下方に配置された能動マトリクス内に既存の技術レベルで形成されている。

【0036】

特に図1からわかるように、現行技術によるいくつかの能動マトリクス構造において、ピクセル電極に対向する当該接地面の一部に対して、キャパシタ C_{stGP} が各ピクセル電極と導電面GPとの間に形成されている。

【0037】

当該導電面GPは、透明な導電材料、例えばITOから作られている。これはトランジスタに対応する層の下に、換言すれば選択ラインおよびデータラインのマトリクスの下に埋め込むことができる。この埋め込まれた接地面は、透明層に不透明層を加えた二層タイプであって、例えば光学スクリーンを形成するチタンから作られていてよい。これは、例えば特許出願EP0682282号明細書（「遮蔽ピクセル構造を有する液晶ディスプレイ」）に記載されているようにマトリクスを選択およびデータラインの上方に配置されていてよい。当該導電面は次いで、ピクセル電極と選択およびデータラインとの間の寄生平面容量によりフィールド・ラインをクリッピングする効果を有する遮蔽に対応する。

30

【0038】

従って、図1に示すように、能動マトリクスは、選択およびデータラインの上方または下方に作られ、所定の基準レベル V_{GP} に調整された導電面GPを公知の仕方で含んでいて、当該ピクセル電極と当該導電面との間に形成されていて、各ピクセルに関連付けられた蓄積キャパシタ C_{stGP} を提供する導電面を与えることができる。

40

【0039】

図3に、GPで表わすそのような既存の平面を示す。当該平面を導電面として用いて本発明によるライン安定化キャパシタを形成する場合、これは当該図のSPおよびGP平面を一致させることに等しい。キャパシタ C_{st} は次いで、ピクセル電極とGP平面（図を簡潔にすべく図3に示さず）との間に形成されたキャパシタ C_{stGP} に一致する。

【0040】

当該GP平面が連続的な導電面でない場合、換言すれば、くり抜かれている場合、本発明の利用は、必要に応じて本発明によるライン安定化キャパシタを形成するために選択ラインに対向する固体部品も有しているように図面を単に修正するだけでよい。

50

【0041】

本発明の上述のような実施形態の利点の一つは、マトリクス of の最新の技術レベルを利用する点であり、製造面および技術レベルの数を抑制する意味で有利である。

【0042】

図4、5に示す別の例示的な実施形態において、特定の導電バスが能動マトリクスに追加されている。本実施形態では、基本選択ライン安定化キャパシタ、例えば列 $C_{ol\ m}$ 内のライン r_{n-1} のキャパシタ $C_{L_{n-1},\ m}$ が行選択ライン r_{n-1} に接続されていて、基準電圧 V_{ref} に調整された当該特定導電バスと共に形成されている。当該基準電圧は通常、特定の電圧であってよいDC電源電圧、あるいはラインドライバ1が出力する電源電圧であってもよい。実際には、当該特定電圧は、交差するトラック（結合）のスイッチングに感応しない安定的な直流電圧でなければならない。通常、トランジスタ阻止電圧 V_{goff} または接地面GPに印加された基準電圧が好適には用いられる。電圧レベルは基本的に、導体の当該ネットワークにより発生する寄生電圧から生じる光学的な外向きの回転または漏出（液晶分子の向きが不適切）のリスクを限定すべく決定される。

10

【0043】

図4に示す例において、当該バスは水平導体 B_{n-1} 、 B_n のネットワークを含んでいて、その各々が一对の選択ライン r_{n-1} 、 r_n の間に、かつこれらと並列に配置されている。

【0044】

図5に示す例において、当該バスは垂直導体 B_m 、 B_{m+1} のネットワークを含んでいて、その各々が一对のデータライン c_m 、 c_{m+1} の間に、かつこれらと並列に配置されている。

20

【0045】

図4の水平導体のネットワークの一つの例示的な実施形態において、実際には、使用する金属は、データライン c_m （TFETトランジスタのソース／ドレイン金属）、例えばライン安定化キャパシタを形成するモリブデン（ M_o ）と同種であってよい。交差エリアの外側に、好適には並列な選択ラインの金属レベル、例えばチタンおよびモリブデン（ $T_i M_o$ ）の二重層が用いられる。

【0046】

実際には、図5の垂直導体のネットワークは、選択ライン（ $T_i M_o$ ）で使用了のものと同種の金属から形成することができる。交差エリアの外側ではデータラインの並列な金属レベル（ M_o ）を使用することができる。

30

【0047】

これらの水平または垂直導体はまた、埋め込み接地面または遮蔽物の技術レベル、あるいはデータおよび選択ラインの下方または上方に配置された特別の導電レベルを用いて、但し連続的な平面ではなく並列な導体のネットワークの形式で形成することができる。

【0048】

本発明の一態様によれば、当該特定バスの設計が、ピクセル電極に対向する部分を少なくとも備えるべく規定されていれば、当該特定バスをピクセルの追加的な記憶バスとして用いられることができる。本発明の当該態様を用いる可能性は主として、ピクセル内で使用可能なスペース、必要な効率、修理可能性等に依存する。

40

【0049】

図4に、ピクセル電極 $EP_{n,\ m}$ に関連付けられたピクセル蓄積キャパシタ。および本発明による選択ライン r_{n-1} に関連付けられた安定化キャパシタの等価電気回路を示す。

【0050】

従って、結果的にピクセル電極 $EP_{n,\ m}$ 、蓄積キャパシタ C_{st} 、安定化キャパシタ $C_{L_{n-1},\ m}$ 、特定バス r_{n-1} が全て直列の状態を得られる。

【0051】

各選択ラインに関連付けられた導体の設計が、ピクセル電極 $EP_{n,\ m}$ の下を通過する

50

ようになされている場合、ピクセル電極に対向するバスの部分もまた、図4でピクセル電極 $EP_{n,m}$ と当該バスとの間の破線で示すように、追加的な蓄積キャパシタ $C_{s,t}$ として用いられる。これは通常、ネットワーク内の各導体がピクセル電極の行の下を通過するように、かつ当該ラインの上方または下方を通過するように当該選択ラインに向かうオフセットを備える回路を配置して、当該ラインの安定化キャパシタを形成することにより得られる。導体が各ピクセル電極に対向する事実から、付随する追加的な蓄積キャパシタ $C_{s,t}$ が形成される。実際には、これらの水平導体は、ピクセル電極の下を通過する部分に関しては、選択ラインと同じレベルに、例えば透明な導電材料、通常はITOから形成することができる。好適には、データライン・レベルを用いて、選択ラインのオフセットを形成して、選択ラインの上方を通過するようにできる。その結果、特定の導体の当該ネットワークのために追加的な技術レベルを一切用いていない。 10

【0052】

同様に、図5に蓄積キャパシタ $C_{s,t}$ 、安定化キャパシタ $CL_{n-1,m}$ 、および少なくとも一部が考慮対象であるピクセル電極の下を通過するように導電バスの設計がなされている場合に得られる蓄積キャパシタ $C_{s,t}$ を破線で示す。実際には、当該垂直導体はデータラインと同一レベルに、例えば透明な導電材料、通常はITOにより形成することができる。

【0053】

一般に、導電面または導体のネットワークで形成された本発明による導電バスは好適には、ピクセル開口率に支障をきたさないように透明な導電材料から形成されている。特に当該バスと共に形成されている追加的な蓄積キャパシタから利益を享受することが求められている場合のように、特にピクセル電極の下方または上方にある部分を含んでいる場合、当該部分は透明な導電材料、例えばITOで形成されていなければならない。他の部分、特に自身が不透明な選択ラインに対向する部分は不透明な導電材料で形成されていてよい。本実施形態のこれらの実際的な態様は、選択された設計オプションおよび考慮する技術に依存する。 20

【0054】

図6に、図2に関して示すように能動ゾーンの外側で本発明による安定化キャパシタの第1実施形態に適用可能な本発明の改良を示す。当該安定化キャパシタは分散されている。すなわち、並列な n 個の基本キャパシタで構成されている。例えば、選択ライン r_{n-1} には k 個の並列な基本キャパシタ $C_{1,n-1}, \dots, C_{k,n-1}$ 、選択ライン r_n には k 個の並列な基本キャパシタ $C_{1,n}, \dots, C_{k,n}$ が存在する。 30

【0055】

所与のディスプレイが最適な表示性能を発揮すべく決定された本発明による安定化キャパシタの値（キャパシタンス）を C で表わせば、各基本キャパシタの値は C/k に等しい。これら k 個の基本キャパシタは、選択ラインと交差する k 個の導電バスを用いて得られる。

【0056】

このような実施形態は、ラインと垂直バスとの交差箇所で短絡が生じた場合にマトリクスの修復が容易なことが利点である。短絡の特定は、例えばドライバおよびマトリクスの機能テストの間に、基本キャパシタを短絡させる垂直方向の欠陥を視覚的にマーク付けすることにより行なえることが知られている。障害が発生した基本キャパシタは次いで、分離することができる。例えば図6に示すように、基本キャパシタ $CL_{2,n}$ は、通常はレーザーを用いて、各々の側に切り欠き「a」を形成することにより分離される。 C/k の値の決定は、障害が発生したサブキャパシタを分離した後で、ラインドライバ1の動作、またはピクセルへのビデオ表示に支障が極めて僅かであるか、または全く無いように行なわれる。次いで等価な安定化キャパシタンスは $(k-1)C/k$ に等しくなる。 40

【0057】

安定化キャパシタ・バスが透明または不透明である態様は、図2、6に関して示す変型実施形態では安定化キャパシタがマトリクスの能動ゾーンの外側で形成されるため、重要 50

でない点に注意されたい。

【0058】

これまで述べてきた本発明は、マトリクスにおける既存の技術レベルを用いて形成でき、本発明の利用により信頼性の高い修理が可能になるため、能動マトリクス液晶スクリーンにおける表示品質を、大小にかかわらずスクリーンの製造効率に影響を及ぼすことなく向上させることができる。記載した各種の実施形態は特に、考慮対象である能動マトリクスの既存の技術レベルに応じて選択されている。特に、これらは蓄積キャパシタの形成に用いる技術レベルに依存する。

【0059】

特に、これは全てインピーダンス出力が高いという特別な特徴を有する一体型ドライバを備えた能動マトリクスを用いるディスプレイに適用できる。しかし、選択されていない選択ラインが、自身の近傍での電気的变化に感応する都度、より一般的に適用可能である。

10

【図面の簡単な説明】

【0060】

【図1】 現行技術による能動マトリクスの電気系統図を示す。

【図2】 本発明によるライン安定化キャパシタの第1実施形態を示す。

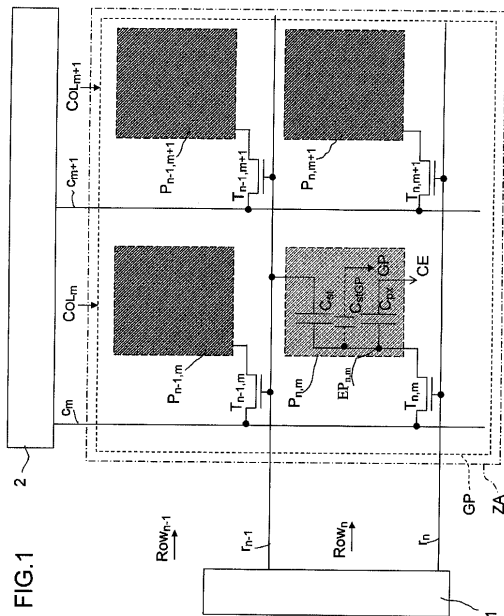
【図3】 当該キャパシタの別の実施形態を示す。

【図4-5】 各々図3に示す実施形態の変型例を示す。

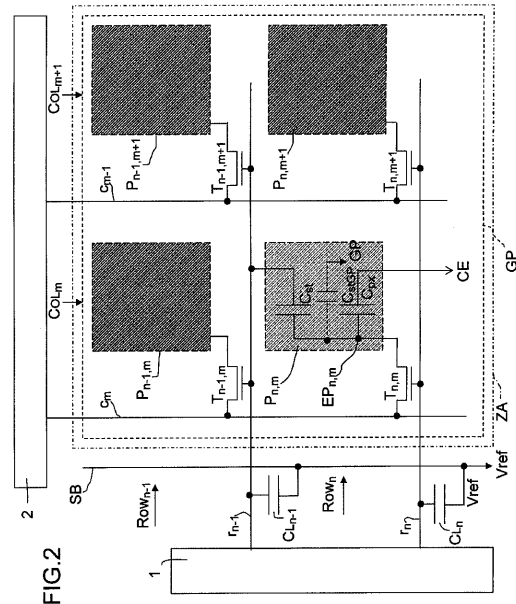
【図6】 図2に示す実施形態の変型例を示す。

20

【図1】



【図2】



【図 3】

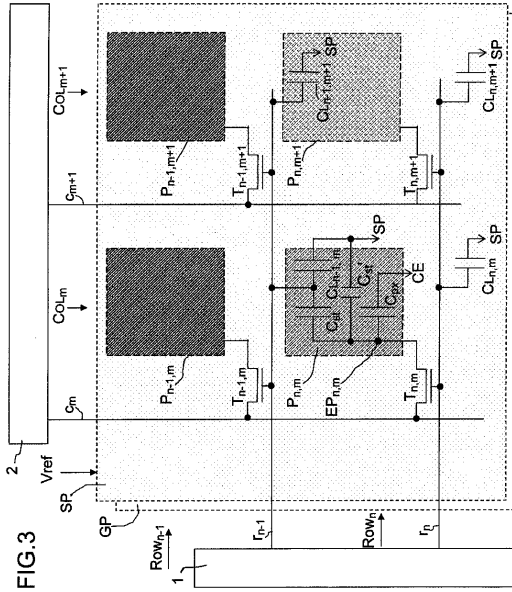


FIG. 3

【図 4】

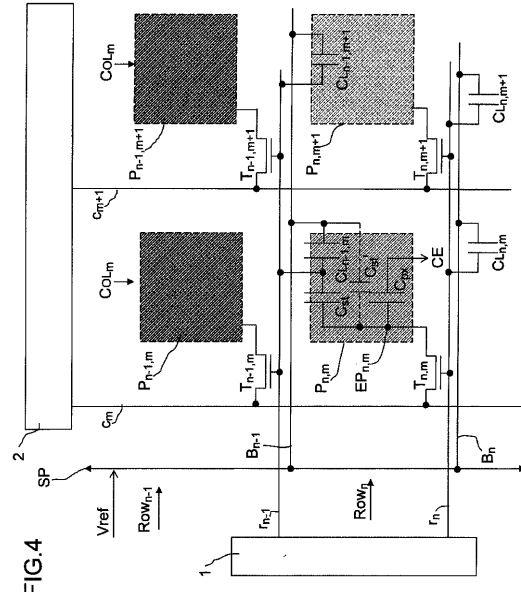


FIG. 4

【図 5】

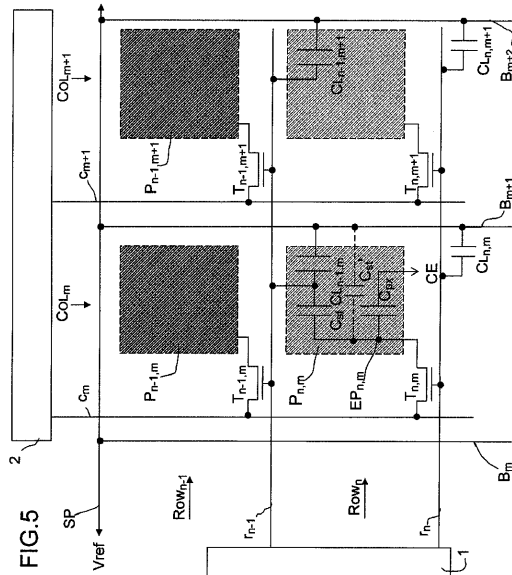


FIG. 5

【図 6】

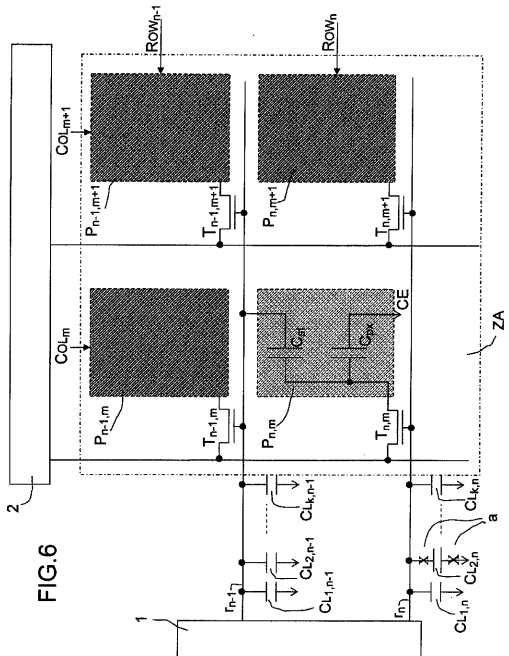


FIG. 6

【国際調査報告】

INTERNATIONAL SEARCH REPORT

International application No

PCT/EP2006/066130

A. CLASSIFICATION OF SUBJECT MATTER
INV. G02F1/1362

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)
G02F G09G

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practical, search terms used)

EPO-Internal, PAJ

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	EP 0 883 102 A (THOMSON-LCD; THALES AVIONICS LCD S.A) 9 December 1998 (1998-12-09) column 2, line 21 - line 43	1-4, 14
X	MAGARINO; J & AL: "R & D and Fabrication of Integrated Amorphous Silicon Drivers AMLCDs : A review of a Tra" IDW. PROCEEDINGS OF THE INTERNATIONAL DISPLAY WORKSHOPS, NIIGATA JP, 8 December 2004 (2004-12-08), pages 303-1306, XP002406093 SAN JOSE, CA : SID, US figure 2	1
A	US 6 411 272 B1 (EDWARDS MARTIN J) 25 June 2002 (2002-06-25) column 7, line 4 - column 9, line 59	1
-/-		

☒ Further documents are listed in the continuation of Box C.☒ See patent family annex.

* Special categories of cited documents :

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier document but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.

"&" document member of the same patent family

Date of the actual completion of the international search

8 November 2006

Date of mailing of the international search report

04/12/2006

Name and mailing address of the ISA/

European Patent Office, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040, Tx. 81 651 epo nl,
Fax: (+31-70) 340-3016

Authorized officer

Diot, Patrick

INTERNATIONAL SEARCH REPORT

International application No
PCT/EP2006/066130

C(Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	PATENT ABSTRACTS OF JAPAN vol. 1995, no. 08, 29 September 1995 (1995-09-29) -& JP 07 120721 A (NIPPONDENSO CO LTD), 12 May 1995 (1995-05-12) abstract -----	1-3, 14

INTERNATIONAL SEARCH REPORT

Information on patent family members

International application No

PCT/EP2006/066130

Patent document cited in search report		Publication date	Patent family member(s)	Publication date
EP 0883102	A	09-12-1998	DE 69813948 D1	05-06-2003
			DE 69813948 T2	04-03-2004
			FR 2764424 A1	11-12-1998
			JP 11052907 A	26-02-1999
			US 6252566 B1	26-06-2001
US 6411272	B1	25-06-2002	WO 0033133 A1	08-06-2000
			EP 1049955 A1	08-11-2000
			JP 2002531876 T	24-09-2002
JP 07120721	A	12-05-1995	NONE	

RAPPORT DE RECHERCHE INTERNATIONALE

 Demande internationale n°
 PCT/EP2006/066130

A. CLASSEMENT DE L'OBJET DE LA DEMANDE INV. G02F1/1362		
Selon la classification internationale des brevets (CIB) ou à la fois selon la classification nationale et la CIB		
B. DOMAINES SUR LESQUELS LA RECHERCHE A PORTE Documentation minimale consultée (système de classification suivi des symboles de classement) G02F G09G		
Documentation consultée autre que la documentation minimale dans la mesure où ces documents relèvent des domaines sur lesquels a porté la recherche		
Base de données électronique consultée au cours de la recherche internationale (nom de la base de données, et si cela est réalisable, termes de recherche utilisés) EPO-Internal, PAJ		
C. DOCUMENTS CONSIDERES COMME PERTINENTS		
Catégorie*	Identification des documents cités, avec, le cas échéant, l'indication des passages pertinents	no. des revendications visées
X	EP 0 883 102 A (THOMSON-LCD; THALES AVIONICS LCD S.A) 9 décembre 1998 (1998-12-09) colonne 2, ligne 21 - ligne 43	1-4, 14
X	MAGARINO; J & AL: "R & D and Fabrication of Integrated Amorphous Silicon Drivers AMLCDs : A reviewtion of a Tra" IDW. PROCEEDINGS OF THE INTERNATIONAL DISPLAY WORKSHOPS, NIIGATA JP, 8 décembre 2004 (2004-12-08), pages 303-1306, XP002406093 SAN JOSE, CA : SID, US figure 2	1
A	US 6 411 272 B1 (EDWARDS MARTIN J) 25 juin 2002 (2002-06-25) colonne 7, ligne 4 - colonne 9, ligne 59	1
-/-		
☒ Voir la suite du cadre C pour la fin de la liste des documents		☒ Les documents de familles de brevets sont indiqués en annexe
* Catégories spéciales de documents cités:		
"A" document définissant l'état général de la technique, non considéré comme particulièrement pertinent "E" document antérieur, mais publié à la date de dépôt international ou après cette date "L" document pouvant jeter un doute sur une revendication de priorité ou cité pour déterminer la date de publication d'une autre citation ou pour une raison spéciale (telle qu'indiquée) "O" document se référant à une divulgation orale, à un usage, à une exposition ou tous autres moyens "P" document publié avant la date de dépôt international, mais postérieurement à la date de priorité revendiquée "T" document ultérieur publié après la date de dépôt international ou la date de priorité et n'appartenant pas à l'état de la technique pertinent, mais cité pour comprendre le principe ou la théorie constituant la base de l'invention "X" document particulièrement pertinent; l'invention revendiquée ne peut être considérée comme nouvelle ou comme impliquant une activité inventive par rapport au document considéré isolément "Y" document particulièrement pertinent; l'invention revendiquée ne peut être considérée comme impliquant une activité inventive lorsque le document est associé à un ou plusieurs autres documents de même nature, cette combinaison étant évidente pour une personne du métier "Z" document qui fait partie de la même famille de brevets		
Date à laquelle la recherche internationale a été effectivement achevée 8 novembre 2006		Date d'expédition du présent rapport de recherche internationale 04/12/2006
Nom et adresse postale de l'administration chargée de la recherche internationale Office Européen des Brevets, P.B. 5818 Patentlaan 2 NL - 2280 HV Rijswijk Tel. (+31-70) 340-2040, Tx. 31 651 epo nl, Fax: (+31-70) 340-3016		Fonctionnaire autorisé Diot, Patrick

RAPPORT DE RECHERCHE INTERNATIONALE

Demande internationale n°
PCT/EP2006/066130

C(suite). DOCUMENTS CONSIDERES COMME PERTINENTS		
Catégorie*	Identification des documents cités, avec, le cas échéant, l'indication des passages pertinents	no. des revendications visées
A	PATENT ABSTRACTS OF JAPAN vol. 1995, no. 08, 29 septembre 1995 (1995-09-29) -& JP 07 120721 A (NIPPONDENSO CO LTD), 12 mai 1995 (1995-05-12) abrégé -----	1-3,14

RAPPORT DE RECHERCHE INTERNATIONALE

Renseignements relatifs aux membres de familles de brevets

Demande internationale n°

PCT/EP2006/066130

Document brevet cité au rapport de recherche		Date de publication	Membre(s) de la famille de brevet(s)	Date de publication
EP 0883102	A	09-12-1998	DE 69813948 D1	05-06-2003
			DE 69813948 T2	04-03-2004
			FR 2764424 A1	11-12-1998
			JP 11052907 A	26-02-1999
			US 6252566 B1	26-06-2001
US 6411272	B1	25-06-2002	WO 0033133 A1	08-06-2000
			EP 1049955 A1	08-11-2000
			JP 2002531876 T	24-09-2002
JP 07120721	A	12-05-1995	AUCUN	

フロントページの続き

(81)指定国 AP(BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), EA(AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), EP(AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, LV, MC, NL, PL, PT, RO, SE, SI, SK, TR), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LV, LY, MA, MD, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RS, RU, SC, SD, SE, SG, SK, SL, SM, SV, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW

Fターム(参考) 5C080 AA10 BB05 DD05 FF11 JJ02 JJ03
5C094 AA01 AA54 BA03 BA43 CA19 EA10

专利名称(译)	有源矩阵矩阵型液晶显示器		
公开(公告)号	JP2009508155A	公开(公告)日	2009-02-26
申请号	JP2008529634	申请日	2006-09-07
[标]申请(专利权)人(译)	汤姆森 - 无线电报总公司		
申请(专利权)人(译)	故事		
[标]发明人	クレッツティエリー		
发明人	クレツツ、ティエリー		
IPC分类号	G09G3/36 G09G3/20 G09F9/30 G02F1/133		
CPC分类号	G09G3/3648 G02F1/1362 G02F2001/13606 G09G2300/0408 G09G2320/0209 G09G2320/0223		
FI分类号	G09G3/36 G09G3/20.622.G G09G3/20.642.A G09F9/30.338 G02F1/133.550		
F-TERM分类号	2H093/NA16 2H093/NA45 2H093/NA53 2H093/NC10 2H093/NC34 2H093/NC35 2H093/NC67 2H093/ND15 2H093/ND40 2H093/NH18 5C006/AF42 5C006/BB16 5C006/BC06 5C006/BC20 5C006/BF37 5C006/FA22 5C080/AA10 5C080/BB05 5C080/DD05 5C080/FF11 5C080/JJ02 5C080/JJ03 5C094/AA01 5C094/AA54 5C094/BA03 5C094/BA43 5C094/CA19 5C094/EA10		
代理人(译)	高久木村		
优先权	2005009224 2005-09-09 FR		
其他公开文献	JP5810434B2		
外部链接	Espacenet		

摘要(译)

在用于液晶显示器的有源矩阵中，包括有源区中的多个像素电极，每个像素电极可以使用N条选择线中的一条选择线和M条数据线中的一条数据线来寻址，存储电容器连接到矩阵中的每个像素电极，以及为矩阵中的每个选择线提供线稳定电容器。稳定电容器的第一电极连接到选择线，第二电极连接到参考电压。这种结构可以应用于有源矩阵型液晶显示器，特别是集成驱动器。

