

(19)日本国特許庁 (J P)

(12) 公 開 特 許 公 報 (A)

(11)特許出願公開番号

特開2003 - 99017

(P2003 - 99017A)

(43)公開日 平成15年4月4日(2003.4.4)

(51) Int.Cl. ⁷	識別記号	F I	テ-マ-コ-ト [*] (参考)
G 0 9 G 3/36		G 0 9 G 3/36	2 H 0 9 3
G 0 2 F 1/133	550	G 0 2 F 1/133	5 C 0 0 6
	575		5 C 0 8 0
G 0 9 G 3/20	611	G 0 9 G 3/20	E
	631		V

審査請求 未請求 請求項の数 16 O L (全 12数) 最終頁に続く

(21)出願番号 特願2002 - 181329(P2002 - 181329)

(22)出願日 平成14年6月21日(2002.6.21)

(31)優先権主張番号 2001 - 53843

(32)優先日 平成13年9月3日(2001.9.3)

(33)優先権主張国 韓国(KR)

(71)出願人 390019839

三星電子株式会社

大韓民国京畿道水原市八達区梅灘洞416

(72)発明者 金 相 日

大韓民国京畿道水原市八達区靈通洞青明住
公アパート406棟201号

(72)発明者 朴 哲 佑

大韓民国京畿道水原市八達区梅灘2洞1216 -
1番地大東ビル102棟405号

(74)代理人 100094145

弁理士 小野 由己男 (外 1 名)

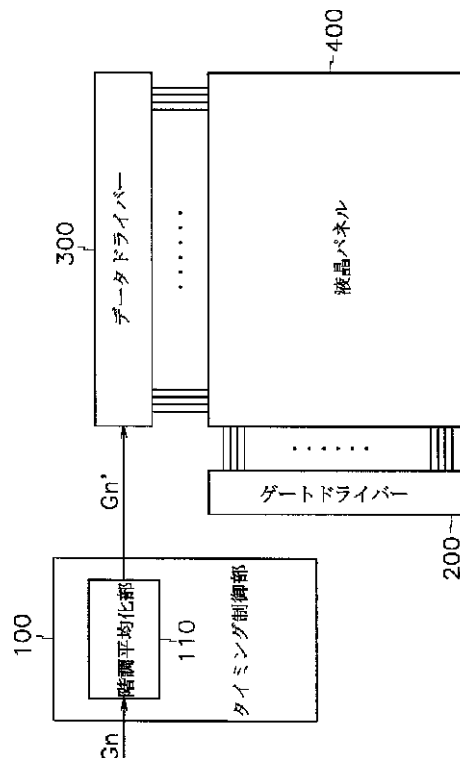
最終頁に続く

(54)【発明の名称】 広視野角モード用液晶表示装置とその駆動方法

(57)【要約】

【課題】 フリッカーの発生を低減させて下側階調反転の問題を解決するための広視野角モード用液晶表示装置とその駆動方法を提供することである。

【解決手段】 タイミング制御部100は、階調データに対応して輝度レベルを光学的に平均化するための一つ以上の階調補正値を所定のメモリに保存し、外部から特定階調データが入力されることによってこれに連動して階調補正値を反映した平均階調データGn'を出力する。ゲートドライバー200は、所定の走査信号を液晶パネルのゲートラインに順次に出し、データドライバー300は、平均階調データGn'の入力を受けて所定のデータ電圧に変換して液晶パネル400に出力する。その結果、一つの階調を表現するために二つ以上の電圧によって表示される輝度を反転法や各フレーム別輝度パターンを最適化して時間的に平均化し、下側階調反転を低減可能である。



【特許請求の範囲】

【請求項 1】階調データに対応して輝度レベルを光学的に平均化するための一つ以上の階調補正値を所定のメモリに保存し、外部から特定階調データが入力されることによってこれに連動して前記階調補正値を反映した平均階調データを出力するタイミング制御部と、所定の走査信号を順次に出力するゲートドライバーと、前記平均階調データの入力を受けて所定のデータ電圧に変換して出力するデータドライバーと、前記走査信号の入力によって前記データ電圧による画像をディスプレイする液晶パネルと、を含む広視野角モード用液晶表示装置。

【請求項 2】前記タイミング制御部は、外部から RGB 各々のサブピクセルに対応する階調データが印加されることによって、前記一つ以上の階調補正値に基づいて前記 RGB 各々のサブピクセルのうちの一つ以上のサブピクセルに対応する階調データを平均化して平均階調データを出力する、請求項 1 に記載の広視野角モード用液晶表示装置。

【請求項 3】前記タイミング制御部は、前記データドライバーに入力される第 1 制御信号と前記ゲートドライバーに入力される第 2 制御信号と駆動電圧発生部に入力される第 3 制御信号とを生成して出力する信号処理部と、外部から入力される画像データの階調を平均化した平均階調データを出力する階調平均化部と、を含む、請求項 1 に記載の広視野角モード用液晶表示装置。

【請求項 4】前記階調平均化部は、前記第 3 制御信号に含まれるライン反転信号 (RVS) に同期して前記平均階調データを出力する、請求項 3 に記載の広視野角モード用液晶表示装置。

【請求項 5】前記階調平均化部は、第 1 階調補正値と第 2 階調補正値とを保存するメモリと、外部から RGB 各々の階調データが入力されることによって前記メモリから第 1 階調補正値または第 2 階調補正値を抽出し、前記第 1 階調補正値または第 2 階調補正値を反映した平均階調データを前記データドライバーに出力するデータ処理部と、を含む、請求項 3 に記載の広視野角モード用液晶表示装置。

【請求項 6】前記データ処理部は、一つ以上のフレーム別に前記第 1 階調補正値を反映した平均階調データまたは第 2 階調補正値を反映した平均階調データを出力する、請求項 5 に記載の広視野角モード用液晶表示装置。

【請求項 7】前記メモリは、二つ以上の電圧によって表示される輝度を反転法によって生成した第 1 階調補正値と第 2 階調補正値とを保存する、請求項 5 に記載の広視

野角モード用液晶表示装置。

【請求項 8】前記メモリは、各フレーム別輝度パターンを最適化して時間的に平均化する方法によって生成した第 1 階調補正値と第 2 階調補正値とを保存する、請求項 5 に記載の広視野角モード用液晶表示装置。

【請求項 9】前記第 1 階調補正値は前記階調データより低いレベルで前記液晶パネルのピクセル電極を駆動するための電圧であり、前記第 2 階調補正値は前記階調データより高いレベルで前記液晶パネルのピクセル電極を駆動するための電圧である、請求項 1 に記載の広視野角モード用液晶表示装置。

【請求項 10】前記液晶パネルは、TN モードの液晶を備える、請求項 1 に記載の広視野角モード用液晶表示装置。

【請求項 11】前記液晶パネルは、増加した下側階調反転の発生角度を有する、請求項 1 に記載の広視野角モード用液晶表示装置。

【請求項 12】多数のゲートラインと、前記ゲートラインに垂直に交差するデータラインと、前記ゲートラインと前記データラインとの間の一定の領域に形成されたピクセル電極と、前記ゲートラインと前記データラインと前記ピクセル電極とに各々連結されたスイッチング素子とを含む液晶表示装置の駆動方法において、

(a) 外部の画像信号ソースから画像ディスプレイのための階調データの入力を受ける段階と、

(b) 前記階調データに対応する階調補正値を反映した平均階調データを生成する段階と、

(c) 前記平均階調データをデータ電圧に変換する段階と、

(d) 前記データ電圧を前記データラインに印加する段階と、

(e) 前記データ電圧の出力のための走査信号を前記ゲートラインに順次に印加する段階と、を含む広視野角モード用液晶表示装置の駆動方法。

【請求項 13】前記段階 (b) は、

(b-1) 前記階調データに対応する第 1 階調補正値と第 2 階調補正値とを所定のメモリから抽出する段階と、

(b-2) 前記第 1 階調補正値と前記第 2 階調補正値とを反映した平均階調データを生成する段階と、を含む、請求項 12 に記載の広視野角モード用液晶表示装置の駆動方法。

【請求項 14】前記第 1 階調補正値は前記階調データより低いレベルで前記ピクセル電極を駆動するための電圧であり、

前記第 2 階調補正値は前記階調データより高いレベルで前記ピクセル電極を駆動するための電圧である、請求項 13 に記載の広視野角モード用液晶表示装置の駆動方法。

【請求項 15】前記段階 (b-2) の平均階調データ

は、
前記階調データから前記第 1 階調補正値を減算して第 1 生成し、前記第 1 生成された平均階調データは奇数または偶数番目のフレーム駆動時に印加され、
前記階調データに前記第 2 階調補正値を合算して第 2 生成し、前記第 2 生成された平均階調データは偶数または奇数番目のフレーム駆動時に印加される、請求項 13 に記載の広視野角モード用液晶表示装置の駆動方法。

【請求項 16】前記段階 (b-2) の平均階調データは、
奇数番目のフレーム駆動時に前記階調データに対応する前記第 1 階調補正値であり、
偶数番目のフレーム駆動時に前記階調データに対応する前記第 2 階調補正値である、請求項 13 に記載の広視野角モード用液晶表示装置の駆動方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は液晶表示装置とその駆動方法に関し、より詳しくは、下側階調反転の発生を減らすための広視野角モード用液晶表示装置とその駆動方法に関する。

【0002】

【従来の技術】一般に、TN (Twisted Nematic) 型 LCD で下側階調反転が起こる理由は次の通りである。説明の便宜上、ECB (Electrical Controlled Birefringence) モードを利用して説明する。ここで、ECB 型 LCD は、上下配向膜のラビング方向が同一であるか反対であり、ねじれ角は 0° であり、偏光板と検光板との透過軸が互いに垂直であり、ラビング方向に対して偏光板の透過軸は 45° である。

【0003】もし、液晶セルに $V_1 < V_2 < V_3$ の各々の電圧を印加する時、液晶方向子は図 1 のように配列される。

【0004】図 1 は一般に液晶セルに印加される電圧対比の液晶方向子の配列を説明するための図面である。

【0005】図 1 に図示したように、光が液晶セル配列平面に対して垂直に入射すれば、液晶による位相遅延 (phase retardation) は印加電圧が大きくなるほど減少するため、液晶セルの上下に偏光板を互いに垂直におけば、徐々に光が通過しなくなる。つまり、電圧が大きくなれば透過率が低くなる。

【0006】

【発明が解決しようとする課題】しかし、光が液晶セル配列平面に対して特定の角度に傾斜して入射すれば、印加電圧が V_1 から V_2 になる時には位相遅延が徐々に減少して透過率が低くなるが、 V_2 から V_3 になる時には反対に位相遅延が徐々に増加して透過率が高くなる。

【0007】つまり、一定の角度以上では、より高い電圧を印加した場合がより低い電圧を印加した場合より透過率が高くなり、これが階調反転 (Gray level inversi

on) であり、これを添付する図 2 を参照して説明する。

【0008】図 2 は従来の視野角による階調表示を説明するための図面である。

【0009】図 2 を参照すると、液晶パネルを正面から見る時には正常な階調レベルが確認できるが、正面より下側において行く程、正常な階調レベルでない非正常な階調レベルが確認できる。つまり、パネルを下側の一定の角度以上で観察する時、ホワイト階調はブラック階調に、ブラック階調はホワイト階調に反転すると認識される下側階調反転の問題点が発生する。

【0010】このような下側階調反転は、液晶表示装置の視野角を狭めて狭視野角の問題を起こす。

【0011】このように液晶表示装置の狭視野角の問題を解決するための一つの方法として、補償フィルムを利用することができるが、このような補償フィルムを利用した方法は、明暗対比率 (CR; Contrast Ratio) の改善効果は優れているが、階調反転の特性は大きく改善されない問題点がある。

【0012】また、液晶表示装置の狭視野角の問題を解決するための方法として、IPS モードや垂直配向 (VA) モードなどを利用することができるが、このようなモードの採用は、複雑な工程を要求しており、不良率が高いという問題点がある。

【0013】一方、液晶表示装置には、共通電極電圧の揺れ、または液晶の応答時間差を理由にしてフリッカーが発生するが、このようなフリッカーの原因を添付する図 3 A 及び図 3 B、図 4 を参照して各々説明する。

【0014】まず、図 3 A 及び図 3 B は従来の液晶表示装置で発生する共通電極電圧の揺れによって発生するフリッカーを説明するための図面であって、特に、ピクセルに電圧を印加しない状態でホワイト階調を、電圧を印加することによってブラック階調を示すノーマリーホワイトモードを備えた液晶表示装置を一例として説明する。

【0015】より詳しくは、図 3 A は第 1 乃至第 4 ピクセルに各々フレーム別に印加されるピクセル電圧を図示する。

【0016】図 3 A を参照すると、理想的な共通電極電圧 (Idea Vcom) を中心にピクセル電圧が印加されなければならないが、実際の駆動時には共通電極電圧 (実際 Vcom) が一定のレベルシフトされて位置するので第 1 フレームで印加されるピクセル電圧の大きさと第 2 フレームで印加されるピクセル電圧の大きさが異なってフリッカーが発生する。

【0017】図 3 B は前記図 3 A で空間的に配置された第 1 乃至第 4 ピクセルにフレーム別に印加され、ピクセルが実際に感じるピクセル電圧を図示する。

【0018】図 3 B を参照すると、第 2 及び第 3 フレームでは画面全体で (L-) と (H+) 程度の輝度を示し、第 1 及び第 4 フレームでは (H-) と (L-) 程

度の輝度を示すので、この二つの輝度差が 15 Hz 成分でフリッカーとして現れる。

【0019】図4は、従来の液晶表示装置で発生する液晶の応答時間差によって発生するフリッカーを説明するための図面であって、特に、(a)は特定ピクセルにフレーム別(7フレームまで図示)に印加される電圧とこれに응答する輝度レベルとを説明するための図面であり、(b)は前記ピクセルに隣接するピクセルにフレーム別に印加される電圧とこれに응答する輝度レベルとを説明するための図面である。

【0020】図4を参照すると、ロー電圧からハイ電圧へ行く時と、ハイ電圧からロー電圧へ行く時との応答時間の差ために、左右二つの波形を有するピクセルの平均で駆動する場合、画面全体で円で表示した部分でフリッカーが発生する。

【0021】本発明の技術と課題は、このような従来の問題点を解決するためのものであって、本発明の目的は、二つ以上の階調電圧によって表示される輝度を反転法や各フレーム別輝度パターンを最適化して時間的に平均化させる方法によって一つの階調を表現することによって、フリッカーの発生を低減させて下側階調反転の問題を解決するための広視野角モード用液晶表示装置を提供することにある。

【0022】また、本発明の他の目的は、前記広視野角モード用液晶表示装置の駆動方法を提供することにある。

【0023】

【課題を解決するための手段】前記本発明の目的を実現するための一つの特徴による広視野角モード用液晶表示装置は、階調データに対応して輝度レベルを光学的に平均化するための一つ以上の階調補正値を所定のメモリに保存し、外部から特定階調データが入力されることによってこれに連動して前記階調補正値を反映した平均階調データを出力するタイミング制御部;所定の走査信号を順次に出力するゲートドライバー;前記平均階調データの入力を受けて所定のデータ電圧に変換して出力するデータドライバー;及び前記走査信号の入力によって前記データ電圧による画像をディスプレイする液晶パネル;を含んで構成される。

【0024】ここで、前記タイミング制御部は、外部からRGB各々のサブピクセルに対応する階調データが印加されることによって、前記一つ以上の階調補正値に基づいて前記RGB各々のサブピクセルのうちの一つ以上のサブピクセルに対応する階調データを平均化して平均階調データを出力するのが好ましい。

【0025】この時、前記タイミング制御部は、前記データドライバーに入力される第1制御信号と前記ゲートドライバーに入力される第2制御信号と駆動電圧発生部に入力される第3制御信号とを生成して出力する信号処理部;及び外部から入力される画像データの階調を平均

化した平均階調データを出力する階調平均化部;を含むのが好ましい。

【0026】また、前記本発明の他の目的を実現するための一つの特徴による広視野角モード用液晶表示装置の駆動方法は、多数のゲートラインと、前記ゲートラインに垂直に交差するデータラインと、前記ゲートラインと前記データラインとの間の一定の領域に形成されたピクセル電極と、前記ゲートラインと前記データラインと前記ピクセル電極とに各々連結されたスイッチング素子とを含む液晶表示装置の駆動方法において、

(a) 外部の画像信号ソースから画像ディスプレイのための階調データの入力を受ける段階;

(b) 前記階調データに対応する階調補正値を反映した平均階調データを生成する段階;

(c) 前記平均階調データをデータ電圧に変換する段階;

(d) 前記データ電圧を前記データラインに印加する段階;及び

(e) 前記データ電圧の出力のための走査信号を前記ゲートラインに順次に印加する段階;を含んで構成される。

【0027】ここで、前記段階(b)は、(b-1)前記階調データに対応する第1階調補正値と第2階調補正値とを所定のメモリから抽出する段階;及び(b-2)前記第1階調補正値と前記第2階調補正値とを反映した平均階調データを生成する段階;を含むのが好ましい。

【0028】この時、前記第1階調補正値は前記階調データより低いレベルで前記ピクセル電極を駆動するための電圧であり、前記第2階調補正値は前記階調データより高いレベルで前記ピクセル電極を駆動するための電圧であるのが好ましい。

【0029】また、前記段階(b-2)の平均階調データは、前記階調データから前記第1階調補正値を減算して第1生成し、前記第1生成された平均階調データは奇数または偶数番目のフレーム駆動時に印加され、前記階調データに前記第2階調補正値を合算して第2生成し、前記第2生成された平均階調データは偶数または奇数番目のフレーム駆動時に印加されることを一つの特徴とし、前記段階(b-2)の平均階調データは、奇数番目のフレーム駆動時に前記階調データに対応する前記第1階調補正値であり、偶数番目のフレーム駆動時に前記階調データに対応する前記第2階調補正値であることを他の特徴とする。

【0030】このような広視野角モード用液晶表示装置及びその駆動方法によれば、一つの階調を表現するために二つ以上の電圧によって表示される輝度を反転法や各フレーム別輝度パターンを最適化して時間的に平均化させる方法によってTNモードで問題となる下側階調反転の問題を解決することができる。

【0031】

【発明の実施の形態】以下、通常の知識を持つ者が本発明を容易に実施することができるように実施例について説明する。

【0032】まず、本発明による駆動方法を利用した二つ以上の階調 (Gray) を平均化する方法における前提条件は下記の通りである。

【0033】第1番目に、階調電圧平均化以前のガンマ曲線と同一に測定されるように各階調別に平均させる階調が計算されること。

【0034】第2番目に、一つのピクセルで一定の時間 10の間正極性及び負極性の電圧の大きさが対称であるDCフリーであること。

【0035】第3番目に、一つのピクセルで一定の時間周期で輝度平均が一定であること。

【0036】第4番目に、共通電極電圧の揺れによる画面全体の輝度変化がないこと。

【0037】第5番目に、液晶の応答時間差による画面輝度が他のピクセルが適切に平均化されて観察者の目に見えないこと。

【0038】図5は、本発明の実施例による広視野角モード用液晶表示装置を説明するための図面である。 20

【0039】図5を参照すると、本発明の実施例による広視野角モード用液晶表示装置は、階調平均化部110を含むタイミング制御部100、ゲートドライバ200、データドライバ300及び液晶パネル400を含む。

【0040】タイミング制御部100は、外部から階調データ (Gn) が入力されることによって平均化された階調データ (Gn') をデータドライバ300に出力する。 30

【0041】より詳しくは、タイミング制御部100は、反転法や各フレーム別輝度パターンを最適化して時間的に平均化する方法を利用して、階調データに対応する輝度レベルを光学的に平均化するための第1階調補正值と第2階調補正值とを所定のメモリに保存し、外部から特定階調データ (Gn) が入力されることによってこれに連動して前記第1階調補正值または第2階調補正值を反映した平均階調データ (Gn') を出力する。

【0042】ゲートドライバ200は、タイミング制御部100から入力されるタイミング信号 (図示せず) 40に基づいて走査信号 (またはゲートオン電圧) を液晶パネル400に印加し、ゲートオン電圧が印加されたゲートラインにゲート電極が連結されるTFTをターンオンさせる。

【0043】データドライバ300は、タイミング制御部100から入力される平均階調データ (Gn') をデータ電圧に変換し、階調平均化されたデータ電圧を液晶パネル400に出力する。

【0044】液晶パネル400には、ゲートオン信号を伝達するための多数のゲートライン (S1、S2、S 50

3、...、Sn) が形成されており、階調平均化されたデータ電圧を伝達するためのデータライン (D1、D2、...、Dm) が形成されている。この時、ゲートラインとデータラインとによって囲まれた領域は各々画素をなし、各画素は、ゲートライン及びデータラインに各々ゲート電極及びソース電極が連結される薄膜トランジスタ110と薄膜トランジスタ110のドレーン電極に並列連結される液晶キャパシタ (C1c) とストレージキャパシタ (Cst) とを含む。ゲートラインには、データ電圧を出力するための走査信号が順次に印加される。

【0045】以上で、階調平均化部がタイミング制御部に含まれたものをその一例として説明したが、階調平均化部をタイミング制御部とは別途に具現したスタンドアローン (Stand alone) 方式にしても本発明の要旨を逸脱しない。

【0046】以下、前記階調平均化部を含むタイミング制御部を添付する図面を参照にしてより詳細に説明する。

【0047】図6は、前記図5のタイミング制御部をより詳細に説明するための図面である。

【0048】図6を参照すると、本発明によるタイミング制御部は、階調平均化部110、入力処理部120、クロック処理部130及び信号処理部140を含む。

【0049】階調平均化部110は、データ処理部112とルックアップテーブル114とからなり、外部のグラフィックコントローラ (図示せず) から入力されたデータをゲートドライバ200とデータドライバ300とで要求するタイミングに合うようにデータを分周したりデータを押すという一般に公知された機能と共に、前記入力される画像データの階調を平均化する機能も行う。

【0050】より詳しくは、前記ルックアップテーブル114には、二つ以上の電圧によって表示される輝度を反転法や各フレーム別輝度パターンを最適化して時間的に平均化させる方法によって生成した第1階調補正值と第2階調補正值とを保存する。もちろん、第1及び第2階調補正值は液晶表示装置の設計者が液晶パネルに最適なように各補正值を設計して保存するのが好ましい。

【0051】データ処理部112は、外部からRGB各々の階調データ (Gn) が入力されることによって前記ルックアップテーブル114から第1階調補正值または第2階調補正值を抽出し、抽出された補正值を反映した平均階調データ (Gn' またはR' G' B') をデータドライバ300に出力する。この時、データ処理部112により出力される平均階調データは、垂直同期信号 (Vsync)、水平同期信号 (Hsync)、データイネーブル信号 (DE)、メインクロック (MCLK) に応答するのが好ましい。

【0052】ここで、平均階調データ (Gn') は特定

階調データに前記第 1 階調補正值や第 2 階調補正值を減算または加算する動作によって出力することもでき、前記第 1 階調補正值や第 2 階調補正值を平均階調データ (Gn') として直接出力することができる。この時、平均階調データの出力は特定階調データにตอบสนองして信号処理部から出力されるライン反転信号 (RVS または /RVS) に同期するのが好ましい。

【0053】入力処理部 120 は、外部のグラフィックコントローラ (図示せず) から入力される信号が多少可変的であるので、この信号を一定に処理してデータ処理部 112 と信号処理部 140 とでの作業を容易にする。つまり、不規則な入力信号などの変化、例えば、1 フレーム周期内の垂直同期信号 (Vsync) の個数の変化、モードによるライン当りのリセット周期の変化、1 H 周期内のクロック個数の変化などを規則的にしたり、不規則な変化と関係なく一定に出力できるように処理する部分である。

【0054】クロック処理部 130 はクロックを調節するが、データドライバー 300 内にデータとクロックとが適切なタイミングで入るようにクロックを調節する部分で、タイミングの誤差を最も減らさなければならない部分である。

【0055】信号処理部 140 はほとんどカウンタとデコーダとからなり、ゲートドライバー 200 とデータドライバー 300 と駆動電圧発生部 (図示せず) とに各々入力される制御信号を生成する。

【0056】つまり、信号処理部 140 は、外部のグラフィックコントローラから入力されるフレーム区別信号である垂直同期信号 (Vsync)、ライン区別信号である水平同期信号 (Hsync)、データが出力される区間の間だけハイレベルの信号を出力するデータインーブル信号 (DE)、メインクロック (MCLK) の入力を受けてゲートドライバー 200 とデータドライバー 300 と駆動電圧発生部とで要求する各種制御信号、例えば水平同期開始信号 (STH)、ロード信号、ゲートクロック、垂直同期開始信号 (STV)、ライン反転信号 (RVS または /RVS)、ゲートオンインーブル信号 (CPV) などの信号を直接作る。

【0057】特に、前記ライン反転信号 (RVS または /RVS) は、ゲートドライバー 200 が出力するゲートオン電圧 (Von) とゲートオフ電圧 (Voff) とを生成して出力する駆動電圧発生部に印加されると共に、階調平均化部 110 のデータ処理部 112 に印加される。

【0058】ここで、駆動電圧発生部は、1 H 周期で 0 乃至 5 ボルトでスイングする RVS と RVS B との入力を受けて同位上で反転する共通電極電圧 (Vcom) と反転共通電極電圧 (/Vcom) とを生成し、同位上で反転するゲートオン電圧 (Von) とゲートオフ電圧 (Voff) とを生成する。

【0059】以上の実施例では階調補正值を保存するルックアップテーブルをタイミング制御部に内蔵したものを説明したが、ルックアップテーブルがタイミング制御部とは離隔したスタンドアローン方式にも具現できる。このようなスタンドアローン方式は液晶パネルが他の液晶パネルに交換されてもより容易にルックアップテーブルを交換するためである。

【0060】図 7 A 及び図 7 B は、本発明の一実施例による二つの階調の平均駆動法を説明するための図面であって、特に、二つの階調の 1 対 1 平均駆動法を説明する。より詳しくは、図 7 A は本発明の一実施例による二つの階調の 1 対 1 平均駆動法を採用するのに最適な液晶パネルのパターンを図示し、図 7 B は前記図 7 A に印加される階調電圧のフレーム別印加パターンを図示する。

【0061】図 7 A に図示したように、本発明の一実施例による二つの階調の平均駆動法によれば、空間的に配置されたピクセルである 12 * 4 ピクセルを一つのユニット (UNIT) として、図 7 B に図示したように、時間的なフレーム別に、例えば、4 フレームを一つのユニットとして階調電圧を印加する。極性を反転させて駆動させる場合、正極性に対して少なくとも 2 つの階調電圧が存在するときのみ平均値が存在し、負極性に対して少なくとも 2 つの階調電圧が存在するときのみ平均値が存在する。そのため、正極性に対して少なくとも 2 つのフレーム、負極性に対して少なくとも 2 つのフレームが必要であり、少なくとも 4 フレームを 1 つのユニットとして階調電圧を印加する必要がある。1 つのユニットとしては、4 フレームに限られず、6 フレーム、8 フレームまたはそれ以外のフレームでもあり得る。この時、ピクセルは R、G、B 各々のピクセルでも、RGB を一つのユニットにくくったピクセルユニットでもあり得る。

【0062】動作する時、第 1 データラインの第 1 ゲートラインに印加される階調電圧 (A) は、第 1 及び第 2 フレームを駆動する時には正常な階調電圧 (点線表示) より低い階調電圧を印加し、第 3 及び第 4 フレームを駆動する時には正常な階調電圧 (点線表示) より高い階調電圧を印加する方式を繰り返す。

【0063】ここで、前記低い階調電圧は、外部から入力される階調データ (n) から第 1 階調補正值を減算した階調データに対応する電圧でも、階調データに対応する第 1 階調補正值に対応する電圧でもあり得る。

【0064】また、前記高い階調電圧は、外部から入力される階調データ (n) に第 2 階調補正值を合算した階調データに対応する電圧でも、階調データに対応する第 2 階調補正值に対応する電圧でもあり得る。

【0065】以上の一実施例では RGB の各サブピクセルの全てを二つの電圧の平均で階調を表現する例を説明したが、RGB のうちの一つまたは二つのサブピクセルだけを電圧差などを印加する方式を通じても可能であ

る。

【0066】以下、本発明の一実施例による二つの階調の 1 対 1 平均駆動法を具現するために外部から入力される階調データに対応してルックアップテーブルに保存される第 1 階調補正值 (m) と第 2 階調補正值 (m') との演算過程を添付した図 8 を参照して説明する。

【0067】図 8 は、前記図 7 A 及び図 7 B で説明した広視野角モード用液晶表示装置によるガンマ曲線上で特定 n に対する m と m' との演算を説明するための図面である。この時、ガンマ曲線は各階調と光透過率との間の 10 関係を示し、m は第 1 階調補正值、m' は第 2 階調補正值である。

【0068】図 8 を参照すると、液晶表示装置の設計者側では特定階調 G (n) の光透過率 I (n) に対して I だけ差のある G (n-m) と G (n+m') とを探して m 値と m' 値とを得る。ここで、I 値の大きさを調節しながら視覚的に深刻な影響を与えない範囲内で階調反転が起こらない I 値を求めればよい。

【0069】しかし、フル階調を 64 階調と仮定する時、ホワイト及びブラックに近い階調では (I (n) + 20 I) > I (64) の条件を満たしたり、(I (n) + I) < I (1) の条件を満たす。この時は、各々 (I (n) + I) = I (64) の条件や (I (n) + I) = I (1) の条件を満たす m と m' とを使用する。当然、この領域では I が中間領域とは異なる値を有する。

【0070】以上の n、m、m' の関係は以下の数式 1 より表される。

【数式 1】

$$I(n) = \frac{I(n-m) + I(n+m')}{2}$$

【0071】ここで、液晶表示装置のフル (Full) 階調を 64 階調と仮定する時、n はホワイト階調が 64、ブラック階調が 1 であり、m は第 1 階調補正值、m' は第 2 階調補正值であり、m+m' は最小で 20 以上であると視覚的に深刻な影響を与えず好ましい。

【0072】図 9 (a) 乃至図 9 (d) は、本発明によって定義される m 値とこれに対応するビューイング角度による下側階調反転の光特性グラフである。特に図 9 (a) は m 値を 0 とした時、下側階調反転が 36 度で、図 9 (b) は m 値を 10 とした時、下側階調反転が 38 20 度で、図 9 (c) は m 値を 30 とした時、下側階調反転が 56 度で、図 9 (d) は m 値を 50 とした時、下側階調反転が 80 度以上で発生した時の各々の光特性グラフである。

【0073】図 9 (a) 乃至図 9 (d) を参照すると、m 値が増加する程、下側階調反転が発生する角度が増加することが確認できる。

【0074】図 10 は、本発明による階調表示を説明するための図面である。

【0075】図 10 を参照すると、一般的な液晶表示装 50

置の階調レベルに対応する階調値 (G1、G2、G3) では円形表示した部分で階調反転が発生するが、本発明による階調平均化動作を通じた階調値 (G1'、G2') では階調反転が発生しないことが確認できる。

【0076】以上で説明したように、本発明の一実施例によると、階調電圧平均化以前のガンマ曲線と同一に測定されるように各階調別に平均させる階調を計算することができ、一つのピクセルで一定の時間の間正極性及び負極性の電圧の大きさが対称である DC フリー条件を満たして一つのピクセルで一定の時間周期で輝度平均が一定であることが確認できる。

【0077】また、共通電極電圧の揺れによる画面全体の輝度変化がないので、共通電極電圧の揺れによって発生するフリッカーの原因を除去することができ、応答時間差による画面輝度が異なるピクセルが適切に平均化されて目に見えないので、液晶の応答時間差によって発生するフリッカーの原因を除去することができる。

【0078】図 11 A 及び図 11 B は本発明の他の実施例による二つの階調の平均駆動法を説明するための図面であって、特に二つの階調の 2 対 1 平均駆動法を説明する。より詳しくは、図 11 A は本発明の他の実施例による二つの階調の 2 対 1 平均駆動法を採用するのに適した液晶パネルのパターンを図示し、図 11 B は前記図 11 A に印加される階調電圧のフレーム別印加パターンを図示する。

【0079】図 11 A に図示したように、本発明の他の実施例による二つの階調の平均駆動法によれば、空間的に配置されたピクセルである 54 * 3 ピクセルを一つのユニットとして、図 11 B に図示したように、時間的な 30 フレーム別に、例えば 6 フレームを一つのユニットとして階調電圧を印加する。この時、ピクセルは R、G、B 各々のピクセルでも、RGB を一つのユニットにくくったピクセルユニットでもあり得る。

【0080】特に、図 11 A に図示したように、図面上では 1/2 ユニットといえる 27 * 3 ピクセルだけを図示しており、他の 1/2 ユニットでは A1 <-> A2、B1 <-> B2、C1 <-> C2 の関係 (つまり、フレーム別に反転関係) に変更しながらフレーム別に印加される。

【0081】例えば、第 1 データラインの第 1 ゲートラインに印加される階調電圧 (A1) は、第 1 フレームを駆動する時には正常な階調電圧より低い階調電圧を印加し、第 2 及び第 3 フレームを駆動する時には正常な階調電圧より高い階調電圧を印加し、第 4 フレームを駆動する時には正常な階調電圧より低い階調電圧を印加し、第 5 及び第 6 フレームを駆動する時には正常な階調電圧より高い階調電圧を印加する方式を繰り返す。また、他の例としては、奇数番目のフレームを駆動する時には正常な階調電圧より低い階調電圧を印加し、偶数番目のフレームを駆動する時には正常な階調電圧より高い階調電圧を印加する方式を繰り返す。逆に、偶数番目のフレーム

を駆動する時には正常な階調電圧より低い階調電圧を印加し、奇数番目のフレームを駆動する時には正常な階調電圧より高い階調電圧を印加する方式を繰り返す。

【0082】ここで、前記低い階調電圧は、外部から入力される階調データ(n)から第1階調補正值(m)を減算した階調データ(n-m)に対応する電圧でも、階調データに対応する第1階調補正值(m)に対応する電圧でもあり得る。また、前記高い階調電圧は、外部から入力される階調データ(n)に第2階調補正值(m')を加算した階調データ(n+m')に対応する電圧でも、階調データに対応する第2階調補正值(m')に対応する電圧でもあり得る。

【0083】以下、本発明の他の実施例による二つの階調の2対1平均駆動法を具現するために外部から入力される階調データに対応してルックアップテーブルに保存される第1階調補正值(m)と第2階調補正值(m')との演算過程を添付した図12を参照して説明する。

【0084】図12は、前記図11A及び図11Bのガンマ曲線上で特定nに対するmとm'との演算を説明するための図面である。

【0085】図12を参照すると、まず、特定階調が指定されることによってLCD設計者は任意のm値とm'値とを設定しながら視覚的に深刻な影響を与えない範囲内で階調反転が起こらないI1値とI2値とを演算し、演算されたI1値とI2値とに各々対応するm値とm'値とを得る。この時、階調ごとにI値は相異なるが、特定階調に対しては同一なI値を有する。

【0086】前記図12のように、m'を調節しながら視覚的に深刻な影響を与えない範囲内で階調反転が起こらないm'値を求めればよい。

【0087】液晶表示装置のフル階調を64階調と仮定する時、ホワイト及びブラックに近い階調では(n+m)>64であるか(n-m')<0であるが、この時には、各々(n+m)=64であるか(n-m')=1になるようにする。

【0088】以上のn、m、m'の関係は以下の数式2より表される。

【数式2】

$$I(n) = \frac{2I(n-m) + I(n+m')}{3}$$

【0089】ここで、液晶表示装置のフル階調を64階調と仮定する時、nはホワイト階調が64、ブラック階調が1であり、mは第1階調補正值、m'は第2階調補正值であり、m+m'は最小で20以上であると視覚的に深刻な影響を与えず好ましい。

【0090】以上で説明した本発明の一実施例と他の実施例とでは、前記二つ以上の階調を平均化して第1及び第2階調補正值を各々メモリに保存するために、時間的に変動する特定フレームで空間的に配置される特定ピクセルとこれに隣接するピクセルとに印加される階調を平

均化する過程を通じて演算することをその一例として各々説明したが、空間的に配置される特定ピクセルで時間的に変動する以前のフレームと現在のフレームとに印加される階調データを平均化することもできる。

【0091】前記では、本発明の好ましい実施例を参照して説明したが、該当技術分野の熟練した当業者は、特許請求の範囲に記載された本発明の思想及び領域から逸脱しない範囲内で本発明を多様に修正及び変更させることができるであろう。

【0092】

【発明の効果】以上で説明したように、本発明によって、二つ以上の階調を平均化するための第1及び第2階調補正值を所定のメモリに保存し、外部から階調データが入力されることによってメモリに保存された第1及び第2階調補正值を反映して平均階調データを出力することによって下側階調反転を改善することができ、TNモードでの問題を解決することができる。

【図面の簡単な説明】

【図1】 一般に液晶セルに印加される電圧対比の液晶方向子の配列を説明するための図面である。

【図2】 従来の視野角による階調表示を説明するための図面である。

【図3A】 第1乃至第4ピクセルに各々フレーム別に印加されるピクセル電圧を示す図面である。

【図3B】 図3Aで空間的に配置された第1乃至第4ピクセルにフレーム別に印加され、ピクセルが実際に感じるピクセル電圧を示す図面である。

【図4】 (a) 従来の液晶表示装置で発生する液晶の応答時間差によって発生するフリッカーを説明するための図面であり、特定ピクセルにフレーム別(7フレームまで図示)に印加される電圧とこれにตอบสนองする輝度レベルとを説明するための図面である。

(b) (a)のピクセルに隣接するピクセルにフレーム別に印加される電圧とこれにตอบสนองする輝度レベルとを説明するための図面である。

【図5】 本発明の実施例による広視野角モード用液晶表示装置を説明するための図面である。

【図6】 前記図5のタイミング制御部をより詳細に説明するための図面である。

【図7A】 本発明の一実施例による二つの階調の平均法を説明するための図面である。

【図7B】 本発明の一実施例による二つの階調の平均法を説明するための図面である。

【図8】 前記図7A及び図7Bのガンマ曲線上で特定nに対するmとm'との演算を説明するための図面である。

【図9】 (a) 本発明によって定義されるm値とこれに対応するビューイング角度による下側階調反転の光特性グラフである。

(b) 本発明によって定義されるm値とこれに対応する

ビューイング角度による下側階調反転の光特性グラフである。

(c) 本発明によって定義される m 値とこれに対応するビューイング角度による下側階調反転の光特性グラフである。

(d) 本発明によって定義される m 値とこれに対応するビューイング角度による下側階調反転の光特性グラフである。

【図10】 本発明による階調表示を説明するための図面である。

【図11A】 本発明の他の実施例による二つの階調の平均法を説明するための図面である。

【図11B】 本発明の他の実施例による二つの階調の平均法を説明するための図面である。

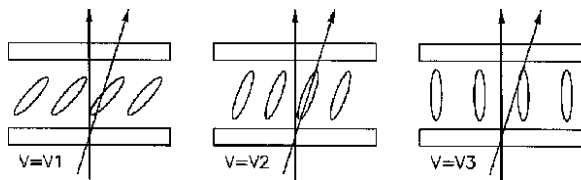
【図12】 前記図11A及び図11Bのガンマ曲線上*

*で特定 n に対する m と m' との演算を説明するための図面である。

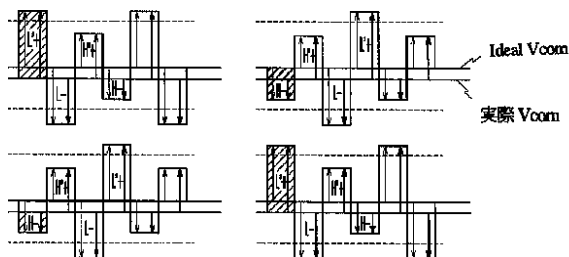
【符号の説明】

- 100 タイミング制御部
- 110 階調平均化部
- 112 データ処理部
- 114 ルックアップテーブル
- 120 入力処理部
- 130 クロック処理部
- 140 信号処理部
- 200 ゲートドライバー
- 300 データドライバー
- 400 液晶パネル

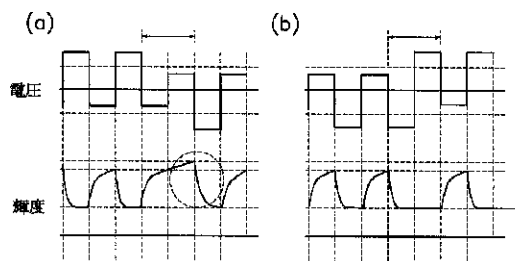
【図1】



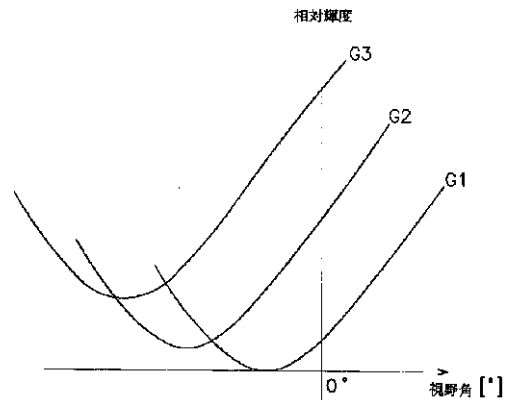
【図3A】



【図4】



【図2】



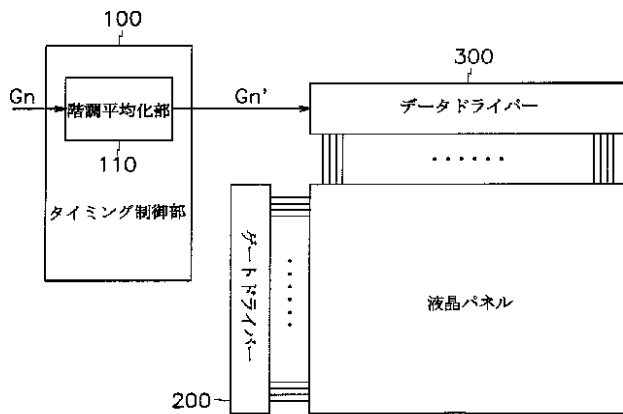
【図3B】

フレーム1	フレーム2	フレーム3	フレーム4
L'+ H-	L- H'+	H'+ L-	H- L'+
H- L'+	H'+ L-	L- H'+	L'+ H-
(H-)+(L'+)	(L-)+(H'+)	(L-)+(H'+)	(H-)+(L'+)

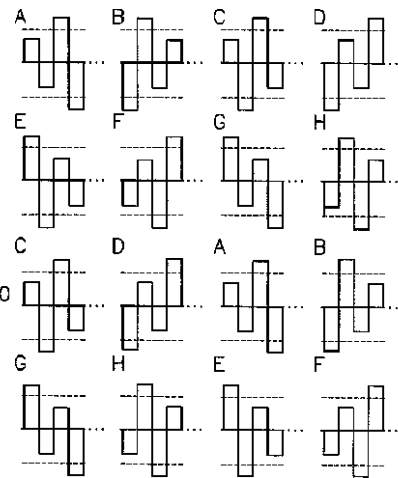
【図7A】

G1	A	B	A	B	A	B	C	D	C	D	C	D
G2	E	F	E	F	E	F	G	H	G	H	G	H
G3	C	D	C	D	C	D	A	B	A	B	A	B
G4	G	H	G	H	G	H	E	F	E	F	E	F

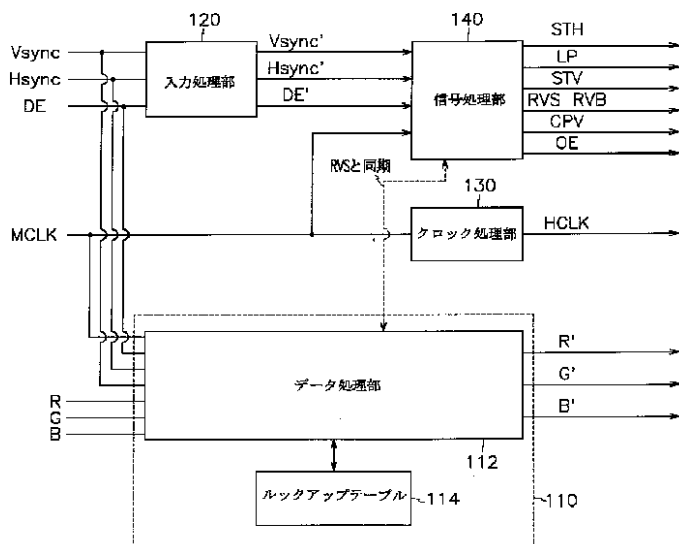
【図5】



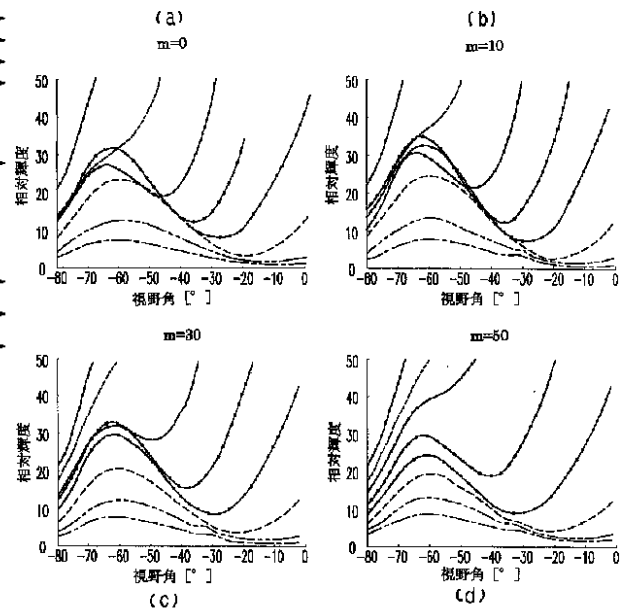
【図7B】



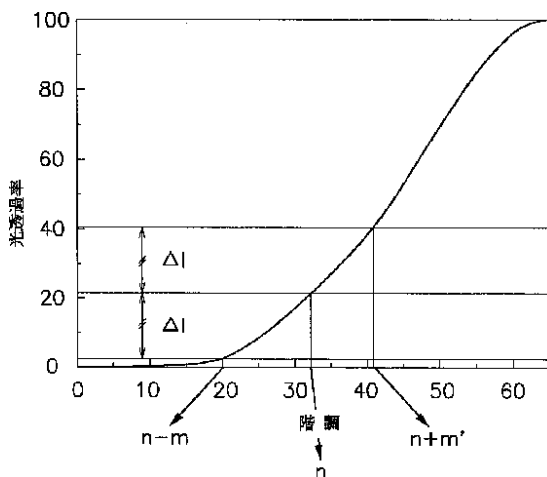
【図6】



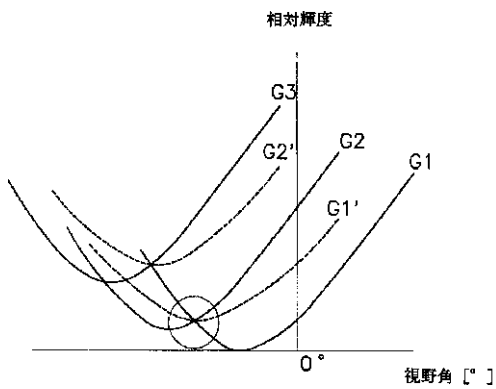
【図9】



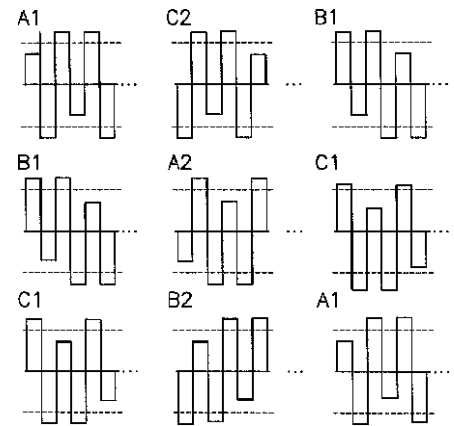
【図8】



【図10】



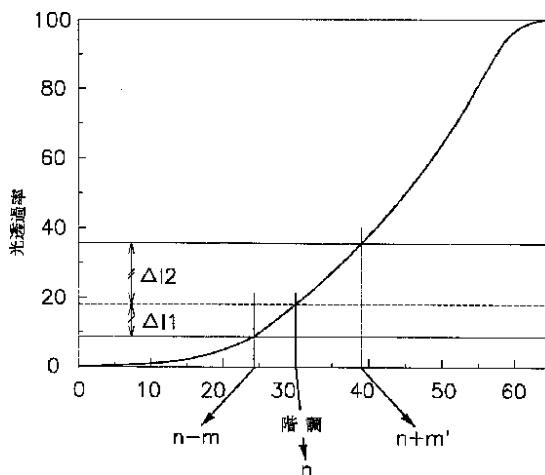
【図11B】



【図11A】

	$\frac{U}{2}$																				$\frac{U}{2}$
	U11		U12		U13		U14		U15		U16		U17		U18		U19		U20		
G1	A1	C2	B1	B2	A1	C2	C1	B2	A1	B2	A1	C2	C1	B2	A1	A2	C1	B2	B1	A2	C1
G2	B1	A2	C1	A2	B1	A2	A1	C2	B1	C2	B1	A2	A1	C2	B1	B2	A1	C2	C1	B2	A1
G3	C1	B2	A1	A2	C1	B2	B1	A2	C1	B2	B1	A2	C1	B2	B1	A2	C1	B2	B1	A2	C1

【図12】



フロントページの続き

(51)Int.Cl.⁷

G 0 9 G 3/20

識別記号

6 4 1

F I

G 0 9 G 3/20

テ-マコ-ド (参考)

6 4 1 P

(72)発明者 梁 英 チョル

大韓民国京畿道軍浦市衿井同住公アパート
2 団地220棟1201号

F ターム(参考) 2H093 NA16 NA32 NA43 NA53 NA55
NC09 NC13 NC34 NC49 ND06
ND10 ND13 ND35 ND58 NF05
NF09
5C006 AA22 AC21 AC27 AF13 AF42
AF44 AF46 BB16 BC12 FA23
FA55
5C080 AA10 BB05 CC03 DD06 EE28
FF11 GG12 JJ02 JJ04 JJ05
JJ06

专利名称(译)	用于宽视角模式的液晶显示装置及其驱动方法		
公开(公告)号	JP2003099017A	公开(公告)日	2003-04-04
申请号	JP2002181329	申请日	2002-06-21
[标]申请(专利权)人(译)	三星电子株式会社		
申请(专利权)人(译)	三星电子株式会社		
[标]发明人	金相日 朴哲佑 梁英チヨル		
发明人	金 相 日 朴 哲 佑 梁 英 ▲チヨル▼		
IPC分类号	G02F1/133 G09G3/20 G09G3/36 G09G5/00		
CPC分类号	G09G5/005 G09G3/2051 G09G3/3614 G09G3/3629 G09G5/006 G09G2320/0247 G09G2320/0276 G09G2320/028 G09G2320/0285		
FI分类号	G09G3/36 G02F1/133.550 G02F1/133.575 G09G3/20.611.E G09G3/20.631.V G09G3/20.641.P		
F-TERM分类号	2H093/NA16 2H093/NA32 2H093/NA43 2H093/NA53 2H093/NA55 2H093/NC09 2H093/NC13 2H093/NC34 2H093/NC49 2H093/ND06 2H093/ND10 2H093/ND13 2H093/ND35 2H093/ND58 2H093/NF05 2H093/NF09 5C006/AA22 5C006/AC21 5C006/AC27 5C006/AF13 5C006/AF42 5C006/AF44 5C006/AF46 5C006/BB16 5C006/BC12 5C006/FA23 5C006/FA55 5C080/AA10 5C080/BB05 5C080/CC03 5C080/DD06 5C080/EE28 5C080/FF11 5C080/GG12 5C080/JJ02 5C080/JJ04 5C080/JJ05 5C080/JJ06 2H193/ZA04 2H193/ZC02 2H193/ZD23 2H193/ZD25 2H193/ZH40 2H193/ZQ06 2H193/ZQ08		
优先权	1020010053843 2001-09-03 KR		
其他公开文献	JP4558263B2		
外部链接	Espacenet		

摘要(译)

解决的问题：提供一种广视角模式的液晶显示装置及其驱动方法，以减少闪烁的发生并解决较低的灰度反转的问题。时序控制单元（100）在预定的存储器中存储一个或多个用于对与灰度数据相对应的亮度水平进行光学平均的灰度校正值，并且从外部输出特定的灰度数据。输入后，与此相伴地输出反映灰度校正值的平均灰度数据 G_n 。栅极驱动器200顺序地将预定的扫描信号输出至液晶面板的栅极线，并且数据驱动器300接收平均灰度数据 G_n ，将其转换为预定的数据电压，并将其输出至液晶面板400。要做。结果，通过针对每一帧优化反转方法或亮度图案，可以在时间上平均由两个或更多个电压显示以表示一个灰度的亮度，并且可以减少较低的灰度反转。有。

