

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第4693131号  
(P4693131)

(45) 発行日 平成23年6月1日(2011.6.1)

(24) 登録日 平成23年3月4日(2011.3.4)

(51) Int.Cl. F 1  
**GO2F 1/1343 (2006.01)** GO2F 1/1343

請求項の数 5 (全 13 頁)

|  |  |
|--|--|
| <p>(21) 出願番号 特願2008-33437 (P2008-33437)<br/>                 (22) 出願日 平成20年2月14日 (2008. 2. 14)<br/>                 (65) 公開番号 特開2009-192822 (P2009-192822A)<br/>                 (43) 公開日 平成21年8月27日 (2009. 8. 27)<br/>                 審査請求日 平成22年1月28日 (2010. 1. 28)</p> <p>前置審査</p> | <p>(73) 特許権者 302020207<br/>                 東芝モバイルディスプレイ株式会社<br/>                 埼玉県深谷市幡羅町一丁目9番地2</p> <p>(74) 代理人 100108855<br/>                 弁理士 蔵田 昌俊</p> <p>(74) 代理人 100091351<br/>                 弁理士 河野 哲</p> <p>(74) 代理人 100088683<br/>                 弁理士 中村 誠</p> <p>(74) 代理人 100109830<br/>                 弁理士 福原 淑弘</p> <p>(74) 代理人 100075672<br/>                 弁理士 峰 隆司</p> <p>(74) 代理人 100095441<br/>                 弁理士 白根 俊郎</p> <p style="text-align: right;">最終頁に続く</p> |
|--|--|

(54) 【発明の名称】 液晶表示装置

(57) 【特許請求の範囲】

【請求項 1】

各画素の列方向に沿って配置された信号線と、各画素に配置された画素電極と、前記画素電極を覆う第 1 配向膜と、を備えたアレイ基板と、

このアレイ基板に対向配置され複数の画素に共通の対向電極と、前記対向電極を覆う第 2 配向膜と、を備えた対向基板と、

前記アレイ基板と前記対向基板との間に保持された液晶分子を含む液晶層と、を備え、前記画素電極は、列方向に平行な帯状の第 1 主電極部を有し、

前記対向電極は、前記信号線と対向するとともに前記第 1 主電極部と交互に平行に配置された列方向に平行な帯状の第 2 主電極部を備え、

前記第 1 配向膜及び前記第 2 配向膜のラビング方向は列方向と平行であり、

さらに、前記画素電極は、前記第 1 主電極部の一端に接続された台形状の補助容量部を備え、互いに平行な 2 辺のうちの短辺が前記第 1 主電極部の一端と接続されるように配置され、短辺と長辺とをつなぐ 2 つの斜辺は列方向に平行な中心線に対して線対称であることを特徴とする液晶表示装置。

【請求項 2】

隣接する前記第 2 主電極部は、1 本の前記第 1 主電極部を挟み、前記第 1 主電極部から略同距離に配置されたことを特徴とする請求項 1 に記載の液晶表示装置。

【請求項 3】

さらに、前記対向電極は、前記補助容量部と対向するとともに前記第 2 主電極部と電気

的に接続された副電極部を備えたことを特徴とする請求項1の液晶表示装置。

【請求項4】

第1主電極部及び第2主電極部は、光透過性を有する導電材料によって形成されたことを特徴とする請求項1の液晶表示装置。

【請求項5】

前記画素電極は2本の前記第1主電極部を備え、

前記対向電極は、さらに、2本の前記第1主電極部の間に配置された第2主電極部を備えていることを特徴とする請求項1の液晶表示装置。

【発明の詳細な説明】

【技術分野】

10

【0001】

この発明は、液晶表示装置に係り、特に、アレイ基板に画素電極を備え、対向基板に対向電極を備え、画素電極と対向電極との間に横電界を形成する液晶表示装置に関する。

【背景技術】

【0002】

近年、平面表示装置が盛んに開発されており、中でも液晶表示装置は、軽量、薄型、低消費電力等の利点から特に注目を集めている。特に、各画素にスイッチング素子を組み込んだアクティブマトリクス型液晶表示装置においては、IPS(In-Plane Switching)モードやFFS(Fringe Field Switching)モードなどの横電界(フリンジ電界も含む)を利用した構造が注目されている(例えば、特許文献1参照。)

20

このIPSやFFSモードなどの横電界モードの液晶表示装置は、アレイ基板に形成された画素電極と対向電極とを備え、アレイ基板の主面に対してほぼ平行な横電界で液晶分子をスイッチングする。また、アレイ基板及び対向基板のそれぞれの外面には、互いに偏光軸方向が直交するように配置された偏光板が配置されている。このような偏光板の配置により、例えば電圧無印加時に黒色画面を表示し、映像信号に対応した電圧を画素電極に印加することにより徐々に透過率(変調率)が増加して白色画面を表示する。このような液晶表示装置では、液晶分子が基板主面とほぼ平行な平面内で回転するため、透過光の入射方向に対して偏光状態が大きく影響しないので、視野角依存性は小さく、広い視野角特性を有するといった特徴がある。

30

【特許文献1】特開2005-3802号公報

【発明の開示】

【発明が解決しようとする課題】

【0003】

一方の基板に画素電極及び対向電極を備えた横電界モードの液晶表示装置においては、画素電極及び対向電極を別々の基板に備えたTN(Twisted Nematic)モードなどの縦電界モードの液晶表示装置の既存のプロセスを用いて形成することができない。このため、別々の製造ラインが必要、あるいは、製造ラインの組み替えが必要であり、製造コストの増大を招くおそれがある。

【0004】

40

さらに、横電界モードの液晶表示装置において、画素電極上では、基板主面と平行な電界を形成することが難しく、縦電界モードの液晶表示装置と比較して透過率が低いといった問題がある。

【0005】

この発明は、上述した問題点に鑑みなされたものであって、その目的は、製造コストを抑制し、広い視野角特性を有しつつ透過率を向上し、表示品位の良好な画像を表示可能な液晶表示装置を提供することにある。

【課題を解決するための手段】

【0006】

本実施形態によれば、

50

各画素の列方向に沿って配置された信号線と、各画素に配置された画素電極と、前記画素電極を覆う第1配向膜と、を備えたアレイ基板と、

このアレイ基板に対向配置され複数の画素に共通の対向電極と、前記対向電極を覆う第2配向膜と、を備えた対向基板と、

前記アレイ基板と前記対向基板との間に保持された液晶分子を含む液晶層と、を備え、前記画素電極は、列方向に平行な帯状の第1主電極部を有し、

前記対向電極は、前記信号線と対向するとともに前記第1主電極部と交互に平行に配置された列方向に平行な帯状の第2主電極部を備え、

前記第1配向膜及び前記第2配向膜のラビング方向は列方向と平行であり、

さらに、前記画素電極は、前記第1主電極部の一端に接続された台形状の補助容量部を備え、互いに平行な2辺のうちの短辺が前記第1主電極部の一端と接続されるように配置され、短辺と長辺とをつなぐ2つの斜辺は列方向に平行な中心線に対して線対称であることを特徴とする液晶表示装置が提供される。

10

【発明の効果】

【0007】

この発明によれば、コストの増加を抑制し、広い視野角特性を有しつつ透過率を向上し、表示品位の良好な画像を表示する液晶表示装置を提供することができる。

【発明を実施するための最良の形態】

【0008】

以下、この発明の一実施の形態に係る液晶表示装置について図面を参照して説明する。

20

【0009】

ここでは、アレイ基板に画素電極を備え、対向基板に対向電極を備え、画素電極と対向電極との間に形成される横電界（すなわち、アレイ基板の主面に対してほぼ平行な電界）を主に利用して液晶分子をスイッチングする液晶モードを例に説明する。

【0010】

図1、図2、及び図3に示すように、液晶表示装置は、アクティブマトリクスタイプの液晶表示装置であって、液晶表示パネルLPNを備えている。この液晶表示パネルLPNは、一对の基板、すなわち、アレイ基板ARと、アレイ基板ARと対向して配置された対向基板CTと、を備えている。さらに、液晶表示パネルLPNは、これらのアレイ基板ARと対向基板CTとの間に保持された液晶層LQを備えている。このような液晶表示装置は、画像を表示する表示エリアDSPを備えている。この表示エリアDSPは、 $m \times n$ 個のマトリクス状に配置された複数の画素PXによって構成されている。

30

【0011】

アレイ基板ARは、ガラス板や石英板などの光透過性を有する絶縁基板10を用いて形成されている。すなわち、このアレイ基板ARは、表示エリアDSPにおいて、画素PX毎に配置された $m \times n$ 個の画素電極EP、各画素PXの行方向にそれぞれ延在したn本の走査線Y（ $Y_1 \sim Y_n$ ）、各画素PXの列方向にそれぞれ延在したm本の信号線X（ $X_1 \sim X_m$ ）、各画素PXにおいて走査線Yと信号線Xとの交差部を含む領域に配置された $m \times n$ 個のスイッチング素子W、走査線Yと同様に行方向に沿って延出するようにそれぞれ配置され液晶容量CLCと並列に補助容量CSを構成するよう画素電極EPに容量結合する補助容量線AYなどを備えている。

40

【0012】

アレイ基板ARは、さらに、表示エリアDSPの周辺の駆動回路領域DCTにおいて、n本の走査線Yに接続された走査線ドライバYDを構成する少なくとも一部や、m本の信号線Xに接続された信号線ドライバXDを構成する少なくとも一部などを備えている。走査線ドライバYDは、コントローラCNTによる制御に基づいてn本の走査線Yに順次走査信号（駆動信号）を供給する。また、信号線ドライバXDは、コントローラCNTによる制御に基づいて各行のスイッチング素子Wが走査信号によってオンするタイミングでm本の信号線Xに映像信号（駆動信号）を供給する。これにより、各行の画素電極EPは、対応するスイッチング素子Wを介して供給される映像信号に応じた画素電位にそれぞれ設

50

定される。

【0013】

各スイッチング素子Wは、例えば、薄膜トランジスタによって構成されている。スイッチング素子Wの半導体層12は、例えば、ポリシリコンやアモルファスシリコンなどによって形成可能である。半導体層12は、チャンネル領域12Cを挟んだ両側にそれぞれソース領域12S及びドレイン領域12Dを有している。この半導体層12は、ゲート絶縁膜14によって覆われている。

【0014】

スイッチング素子Wのゲート電極WGは、走査線Yに接続され（あるいは走査線Yと一体的に形成され）、走査線Y及び補助容量線AYとともにゲート絶縁膜14上に配置されている。これらのゲート電極WG、走査線Y、及び補助容量線AYは、層間絶縁膜16によって覆われている。

10

【0015】

スイッチング素子Wのソース電極WS及びドレイン電極WDは、層間絶縁膜16上においてゲート電極WGの両側に配置されている。ソース電極WSは、信号線Xに接続される（あるいは信号線Xと一体に形成される）とともに、半導体層12のソース領域12Sに接触している。ドレイン電極WDは、画素電極EPに接続される（あるいは画素電極EPと一体に形成される）とともに、半導体層12のドレイン領域12Dに接触している。これらのソース電極WS、ドレイン電極WD、及び、信号線Xは、有機絶縁膜18によって覆われている。

20

【0016】

画素電極EPは、有機絶縁膜18上に配置され、有機絶縁膜18に形成されたコンタクトホールを介してドレイン電極WDと電氣的に接続されている。図3に示すように、画素電極EPは、第1主電極部EPaと補助容量部EPbとを有している。第1主電極部EPaは、帯状であり、列方向に平行に直線的に配置されている。ここでは、第1主電極部EPaは、各画素PXに1本であり、画素PXの中央、つまり隣接する信号線Xから略等距離の位置に配置されている。補助容量部EPbは、補助容量線AYと対向するように配置されている。

【0017】

画素電極EPを構成する第1主電極部EPa及び補助容量部EPbは、同一材料によって一体的に形成可能であり、例えば、インジウム・ティン・オキサイド（ITO）やインジウム・ジंक・オキサイド（IZO）などの光透過性を有する導電材料によって形成可能である。第1主電極部EPaが光透過性を有する導電材料を用いて形成されることによって、第1主電極部EPa上でも光が透過し、透過率の向上が可能となる。

30

【0018】

すべての画素PXの画素電極EPは、第1配向膜20によって覆われている。

【0019】

走査線Y及び補助容量線AYは、略平行に配置され、同一材料によって形成可能である。また、補助容量線AYは、層間絶縁膜16などの絶縁膜を介して画素電極EPと対向するとともに複数の画素電極EPを横切るように配置されている。信号線Xは、層間絶縁膜16を介して走査線Y及び補助容量線AYと略直交するように配置されている。これらの信号線、走査線Y、及び、補助容量線AYは、例えば、アルミニウム、モリブデン、タングステン、チタンなどの導電材料によって形成されている。

40

【0020】

一方、対向基板CTは、ガラス板や石英板などの光透過性を有する絶縁基板30を用いて形成されている。すなわち、この対向基板CTは、表示エリアDSPにおいて、複数の画素PXに共通の対向電極ETなどを備えている。この対向電極ETは、表示エリアDSPの外において、コモン電位が供給されるコモン配線COMと電氣的に接続されている。

【0021】

図3に示すように、対向電極ETは、第2主電極部ETaを有している。第2主電極部

50

ETaは、帯状であり、表示エリアDSP全体にわたって、列方向に平行に直線的に配置されている。ここでは、隣接する第2主電極部ETaは、1本の第1主電極部Epaを挟み、第1主電極部Epaから略等距離に配置されている。

【0022】

また、図3に示した例では、第2主電極部ETaは、信号線Xと対向するように配置されている。

【0023】

図4に示すように、第2主電極部ETaは、第1主電極部Epaとの間に横電界を形成するように第1主電極部Epaと交互に平行に配置されている。つまり、第2主電極部ETaは、第1主電極部Epaと対向しないように配置されている。このような第1主電極部Epa及び第2主電極部ETaは、櫛歯状をなしている。なお、図4には、説明に必要な主要部のみを図示している。

【0024】

対向電極ETを構成する第2主電極部ETaは、ITOなどの光透過性を有する導電材料によって形成可能である。第2主電極部ETaが光透過性を有する導電材料を用いて形成されることによって、第2主電極部ETa上も光が透過し、透過率の向上が可能となる。

【0025】

この対向電極ETは、第2配向膜36によって覆われている。

【0026】

カラー表示タイプの液晶表示装置は、各画素PXに対応して液晶表示パネルLPNの面に設けられたカラーフィルタ層34を備えている。図2に示した例では、カラーフィルタ層34は、対向基板CTに設けられている。カラーフィルタ層34は、互いに異なる複数の色、例えば、赤色、青色、緑色といった3原色にそれぞれ着色された着色樹脂によって形成されている。赤色着色樹脂、青色着色樹脂、及び緑色着色樹脂は、それぞれ赤色画素、青色画素、及び緑色画素に対応して配置されている。

【0027】

なお、図2に示したカラー表示タイプの液晶表示装置の例では、カラーフィルタ層34は、対向基板CT側に配置されているが、アレイ基板AR側に配置しても良い。

【0028】

また、各画素PXは、ブラックマトリクス32によって区画されている。このブラックマトリクス32は、黒色着色樹脂などによって形成され、アレイ基板ARに設けられた走査線Yや信号線X、スイッチング素子Wなどの配線部に対向するように配置されている。カラー表示タイプの液晶表示装置においては、カラーフィルタ層34は、ブラックマトリクス32によって区画された領域にそれぞれ配置されている。

【0029】

対向基板CTは、さらに、外部電界の影響を緩和するためのシールド電極や、カラーフィルタ層34の表面の凹凸を平坦化するように比較的厚い膜厚で配置されたオーバコート層などを備えて構成してもよい。

【0030】

このような対向基板CTと、上述したようなアレイ基板ARとをそれぞれの第1配向膜20及び第2配向膜36を対向するように配置したとき、両者の間に配置された図示しないスペーサにより、所定のギャップが形成される。液晶層LQは、これらのアレイ基板ARの第1配向膜20と対向基板CTの第2配向膜36との間のギャップに封入された液晶分子を含む液晶組成物によって構成されている。

【0031】

液晶層LQに含まれる液晶分子は、第1配向膜20及び第2配向膜36による規制力によって配向されている。すなわち、画素電極EPの電位と対向電極ETの電位との間に電位差が形成されていない(つまり、画素電極EPと対向電極との間に電界が形成されていない)無電界時には、液晶分子は、その長軸方向が配向膜20及び配向膜26のラビング

10

20

30

40

50

方向と平行な方位に配向されている。ラビング方向Sは、図3に示すように、アレイ基板ARの主平面において、例えば、列方向と平行である。

【0032】

また、この液晶表示装置は、液晶表示パネルLPNの一方の外面（すなわちアレイ基板ARの液晶層LQと接する面とは反対の外面）に設けられた光学素子OD1を備え、また、液晶表示パネルLPNの他方の外面（すなわち対向基板CTの液晶層LQと接する面とは反対の外面）に設けられた光学素子OD2を備えている。これらの光学素子OD1及びOD2は、偏光板を含み、例えば、無電界時において、液晶表示パネルLPNの透過率が最低となる（つまり黒色画面を表示する）ノーマリーブラックモードを実現している。

【0033】

さらに、液晶表示装置は、液晶表示パネルLPNに対してアレイ基板AR側に配置されたバックライトユニットBLを有している。

【0034】

このような液晶表示装置において、画素電極EPの電位と対向電極ETの電位との間に電位差が形成された場合（つまり、画素電極EPに対向電極ETとは異なる電位の電圧が印加された電圧印加時）には、画素電極EPの第1主電極部EPaと対向電極ETの第2主電極部ETaとの間に横電界E1が形成される。

【0035】

ここでは、第1主電極部EPaと第2主電極部ETaとの間の距離Dは、基板間のギャップGと比較して十分に大きく設定され、例えば、距離Dが約10 $\mu$ m以上（望ましくは10～15 $\mu$ m）であり、ギャップGが約4 $\mu$ mである。このため、第1主電極部EPaと第2主電極部ETaとの間には、概ね基板主面に平行な水平に近い横電界E1が形成される。

【0036】

このとき、液晶分子は、その長軸方向がラビング方向から横電界E1と平行な方位に配向するように駆動される。このように、液晶分子の長軸方向の方位がラビング方向から変化すると、液晶層LQを透過する光に対する変調率が変化する。これにより、変調率に応じて、選択的にバックライト光を透過し、画像が表示される。

【0037】

このようにして横電界を利用した液晶モードが実現される。

【0038】

このような液晶表示装置において、画素電極EPは、アレイ基板ARに形成され、対向電極ETは、対向基板CTに形成されている。このため、画素電極EPをアレイ基板ARに形成する工程と対向電極ETを対向基板CTに形成する工程とを並行して行うことが可能である。つまり、このような液晶表示装置は、TNモードなどの縦電界モードの液晶表示装置の既存のプロセスを用いて形成することが可能である。このため、製造ラインを増設したり、大幅に組み替えたりする必要がなくなり、コストの増大を抑制することが可能となる。

【0039】

さらに、このような液晶表示装置において、対向電極ETは、対向基板CTに形成されているため、上述したように、対向電極ETである第2主電極部ETaを信号線Xと対向するように配置することが可能である。

【0040】

同一基板上に画素電極及び対向電極を配置する従来の構成では、これらの画素電極及び対向電極は、隣接する信号線Xの内側に配置されることが多い。この場合、画素電極と対向電極との間の領域が主に表示に寄与する開口部となる。

【0041】

一方、上述したように、画素電極EP及び対向電極ETを別々の基板に配置した構成では、画素PXにおいて、対向電極ETの第2主電極部ETaを信号線Xと対向するように配置することが可能であり、この場合、信号線Xと第1主電極部EPaとの間の領域が開

10

20

30

40

50

口部となる。つまり、従来の構成と比較して、開口部を拡大することが可能であり、透過率を向上することが可能となる。

【0042】

また、第2主電極部E T aを信号線Xと対向するように配置することによって、従来の構成と比較して第1主電極部E P aと第2主電極部E T aとの間の距離を拡大することが可能となり、より水平に近い横電界E 1を形成することが可能となる。このため、従来の構成より透過率を向上することが可能となる。すなわち、本実施の形態においては、従来の構成であるIPSモード等の利点である視野角依存性が小さく広い視野角特性は維持しつつ、更に、従来の構成と比較すると透過率を向上することが可能となる。

【0043】

なお、アレイ基板A Rと対向基板C Tとの合わせずれが生じた際に、第1主電極部E P aを挟んだ両側の第2主電極部E T aとの距離に差が生じることがある。しかしながら、このような合わせずれは、全ての画素P Xに共通に生じるため、画素P X間での電界分布に相違はなく、画像の表示に影響を及ぼさない。

【0044】

ところで、上述したように、画素電極E Pは、第1主電極部E P aの他に補助容量部E P bを有している。この補助容量部E P bは、第1主電極部E P aの一端と電氣的に接続されている。ここでは、補助容量部E P bは、図3に示すように、台形状に形成され、互いに平行な2辺のうちの短辺が画素電極E Pの一端と接続されるように配置され、短辺と長辺とをつなぐ2つの斜辺は、列方向に平行な中心線に対して線対称である。また、補助容量部E P bは、これを挟む2本の信号線Xからそれぞれ等距離に配置されている。

【0045】

ここで、図5に第1比較例を示す。第1比較例においても、画素電極E Pは、第1主電極部E P aの他に補助容量部E P bを有しており、補助容量部E P bは、第1主電極部E P aの一端と電氣的に接続されている。第1比較例において、補助容量部E P bは、長方形形状に形成され、これを挟む2本の信号線Xからそれぞれ等距離に配置されている。

【0046】

図3に示した本実施の形態及び第1比較例では、電圧印加時において、第1主電極部E P aと第2主電極部E T aとの間に横電界E 1が形成され、補助容量部E P bと第2主電極部E T aとの間に電界E 2が形成される。つまり、画像の表示に必要な横電界E 1の他に電界E 2が形成される。

【0047】

ここで、本実施の形態において、電圧印加時の液晶分子の配向方向をシミュレーションした結果を図6に示し、第1比較例において、電圧印加時の液晶分子の配向方向を図7に示す。液晶分子は、領域A及び領域A'において、第1主電極部E P aと第2主電極部E T aとの間に形成された横電界E 1と、補助容量部E P bと第2主電極部E T aとの間に形成された電界E 2との影響を受け、白表示の配向方位とは異なる方位に配向する。このため、領域A及び領域A'では、透過率が低く、暗線となる。このような暗線が開口部に形成されると、透過率の低下を招くため、望ましくない。

【0048】

本実施の形態によれば、台形状の補助容量部E P bを採用したことにより、横電界E 1と電界E 2との相互作用が緩和され、開口部に出現する暗線を低減することが可能となる。図6及び図7に示すように、領域A'より領域Aの方が、暗線が形成されている領域は小さい。つまり、本実施の形態のように、補助容量部E P bを台形状に形成することによって、透過率の向上が可能となる。発明者が行ったシミュレーションによれば、本実施の形態の透過率は、第1比較例よりも約4%アップすることが確認された。

【0049】

図8に本実施の形態の変形例を示す。変形例において、対向電極E Tは、さらに、副電極部E T bを備えている。副電極部E T bは、補助容量部E P bとの間に縦電界を形成するように補助容量部E P bと対向するように配置されている。特に、図8に示した例では

10

20

30

40

50

、副電極部 E T b は、第 1 主電極部 E P a と補助容量部 E P b との境界側に配置されている。

【 0 0 5 0 】

また、副電極部 E T b は、第 2 主電極部 E T a と交差するように行方向に配置され、第 2 主電極部 E T a と電氣的に接続されている。なお、ここに示した例では、第 2 主電極部 E T a と副電極部 E T b とは、同一材料により一体的に形成されている。

【 0 0 5 1 】

このような構成の変形例によれば、電圧印加時において、上述した横電界 E 1 及び電界 E 2 に加えて、さらに、補助容量部 E P b と副電極部 E T b との間に縦電界 E 3 が形成される。

10

【 0 0 5 2 】

図 3 に示した本実施の形態及び図 8 に示した変形例において、電圧印加時の等電位面と液晶分子の配向方向との関係をシミュレーションした結果をそれぞれ図 9 及び図 10 に示す。

【 0 0 5 3 】

図 9 に示すように、領域 B において、横電界 E 1 及び電界 E 2 の影響を受けて暗線を生ずる。

【 0 0 5 4 】

一方、図 10 に示すように、変形例においては、液晶分子は、領域 C において、横電界 E 1、電界 E 2、及び縦電界 E 3 の影響を受ける。この領域 C では、透過率が低く、暗線となる。

20

【 0 0 5 5 】

このとき、領域 C は、電界 E 2 と縦電界 E 3 との相互作用により、遮光部上に形成される。すなわち、領域 B は、開口部に形成されるため、画像の表示に寄与して透過率の低下を招くのに対して、領域 C は、遮光材料によって形成された補助容量線 A Y 上に形成されるため、画像の表示に寄与しない。

【 0 0 5 6 】

つまり、暗線が遮光部上にシフトすることによって、透過率を向上することが可能となる。図 8 に示した変形例の透過率は、図 6 に示した本実施の形態と比較して約 7 % アップすることが確認された。

30

【 0 0 5 7 】

次に、変形例の効果を検証するために、変形例と比較する第 2 比較例を説明する。図 11 に示す第 2 比較例は、アレイ基板 A R において、一对の信号線 X の間に画素電極 E P 及び対向電極 E T を備えており、横電界を利用した液晶モードとして構成された液晶表示装置である。

【 0 0 5 8 】

図 8 に示した変形例及び図 11 に示した第 2 比較例について、透過率を測定した。その結果を図 12 に示す。第 2 比較例において、最大電圧を印加した際（つまり白色画面を表示する際）の透過率を 1 . 0 0 としたとき、変形例において、同一電圧を印加した際の透過率は、1 . 1 5 であった。

40

【 0 0 5 9 】

以上説明したように、この実施の形態の液晶表示装置によれば、製造コストを抑制しつつ、視野角依存性は小さく広い視野角特性を有し透過率を向上することができ、表示品位の良好な画像を表示することが可能となる。

【 0 0 6 0 】

なお、この発明は、上記実施形態そのものに限定されるものではなく、その実施の段階ではその要旨を逸脱しない範囲で構成要素を変形して具体化できる。また、上記実施形態に開示されている複数の構成要素の適宜な組み合わせにより種々の発明を形成できる。例えば、実施形態に示される全構成要素から幾つかの構成要素を削除してもよい。更に、異なる実施形態に亘る構成要素を適宜組み合わせてもよい。

50



## 【0061】

図3などに示した例では、各画素PXにおいて、画素電極EPは、1本の第1主電極部EPaを備えているが、画素電極EPは、複数の第1主電極部EPaを備えていても良い。図13に示した例では、各画素PXにおいて、画素電極EPは、2本の第1主電極部EPaを備えている。このような場合、第2主電極部ETAは、さらに、2本の第1主電極部ETAの間に配置されている。つまり、第1主電極部と第2主電極部とが交互に平行に配置され、櫛歯状をなしている。このとき、第1主電極部と第2主電極部との距離は、それぞれほぼ等しく設定されている。このような例においても、上述した実施の形態と同様の効果が得られる。

## 【0062】

図8に示した変形例では、台形状を有した補助容量部EPbを用いた液晶表示装置について説明した。副電極部ETbを配置した場合においては、補助容量部の形状は、特に問わず、例えば、長形状を有している補助容量部EPbを用いた液晶表示装置においても、変形例と同様の効果が得られる。

## 【図面の簡単な説明】

## 【0063】

【図1】図1は、この発明の一実施の形態に係る横電界を利用した液晶モードの液晶表示装置の構成を概略的に示す図である。

【図2】図2は、図1に示した液晶表示装置に適用されるアレイ基板及び対向基板の構造を概略的に示す断面図である。

【図3】図3は、本実施の形態における液晶表示装置の1画素の構造を概略的に示す平面図である。

【図4】図4は、図3に示したA-A'線に沿って液晶表示パネルを切断したときの断面図である。

【図5】図5は、第1比較例における液晶表示装置の1画素の構造を概略的に示す平面図である。

【図6】図6は、本実施の形態における電圧印加時の液晶分子の配向方向をシミュレーションした結果である。

【図7】図7は、第1比較例における電圧印加時の液晶分子の配向方向をシミュレーションした結果である。

【図8】図8は、本実施の形態の変形例における液晶表示装置の1画素の構造を概略的に示す平面図である。

【図9】図9は、本実施の形態における電圧印加時の等電位面と液晶分子の配向方向との関係をシミュレーションした結果である。

【図10】図10は、変形例における電圧印加時の等電位面と液晶分子の配向方向との関係をシミュレーションした結果である。

【図11】図11は、第2比較例における液晶表示装置の1画素の構造を概略的に示す平面図である。

【図12】図12は、横電界モードにおいて、画素電極と対向電極とそれぞれ別の基板に配置することによる効果の検証結果を示す図である。

【図13】図13は、第1主電極部を2本備えた液晶表示装置の1画素の構造を概略的に示す平面図である。

## 【符号の説明】

## 【0064】

LPN...液晶表示パネル  
 AR...アレイ基板 CT...対向基板  
 LQ...液晶層 BL...バックライトユニット  
 PX...画素  
 Y...走査線 X...信号線 AY...補助容量線  
 W...スイッチング素子

10

20

30

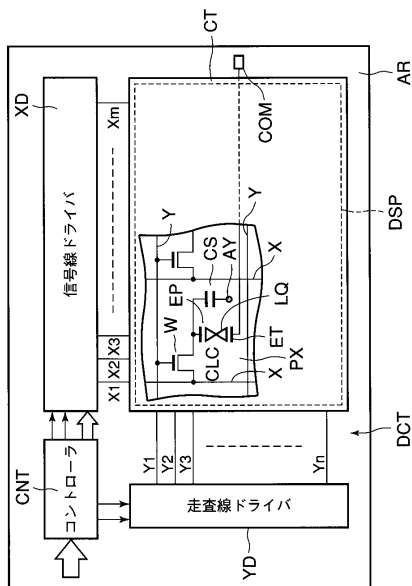
40

50

- EP ... 画素電極    ET ... 対向電極
- ES ... シールド電極    SH ... 遮光層
- AP ... 開口部
- 20 ... 第1配向膜    36 ... 第2配向膜
- 32 ... ブラックマトリクス
- 34 ... カラーフィルタ層    38 ... 絶縁層
- 40 ... 液晶分子

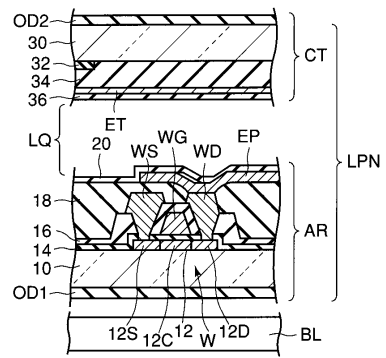
【図1】

図1



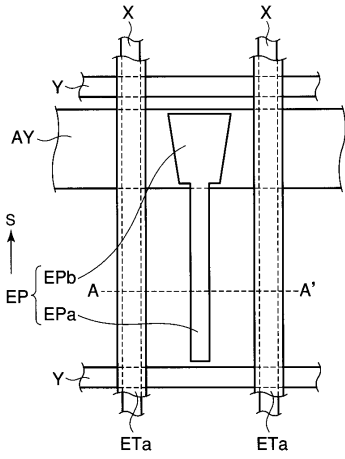
【図2】

図2



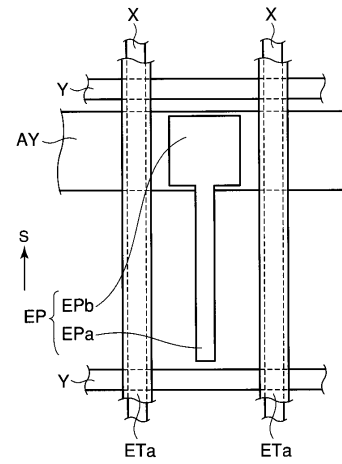
【 図 3 】

図 3



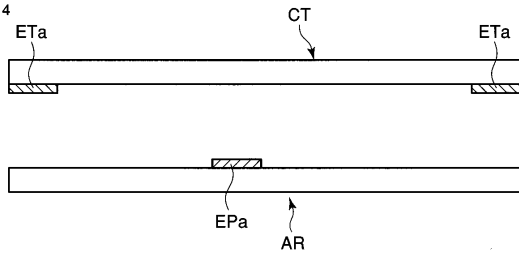
【 図 5 】

図 5



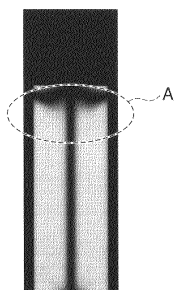
【 図 4 】

図 4



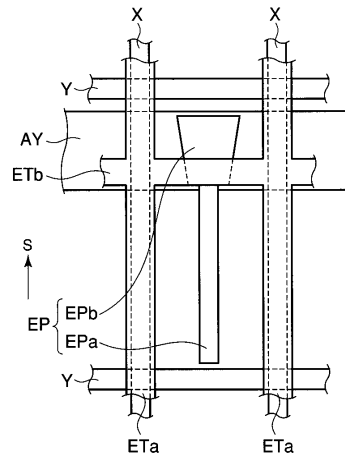
【 図 6 】

図 6



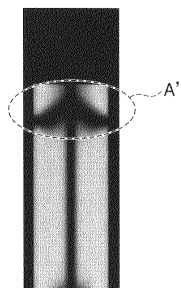
【 図 8 】

図 8

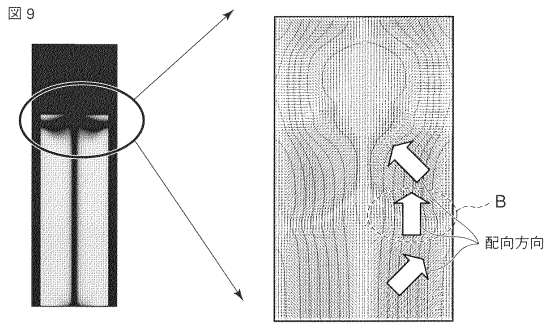


【 図 7 】

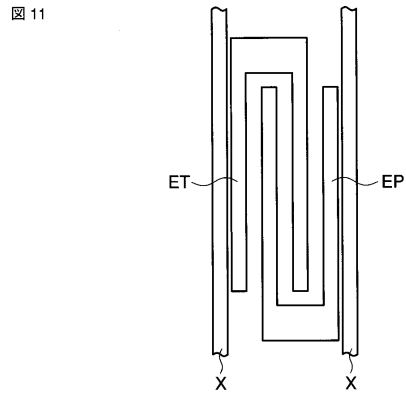
図 7



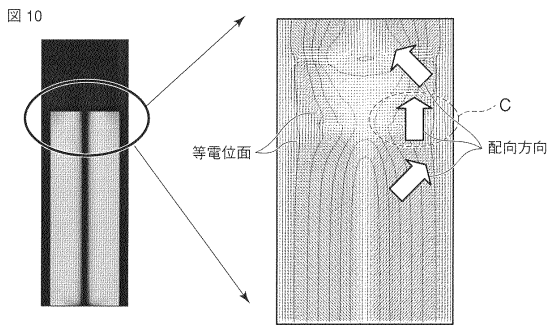
【図 9】



【図 11】



【図 10】

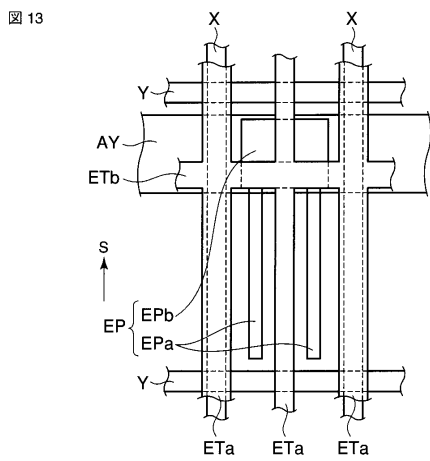


【図 12】

図 12

|     | 透過率  |
|-----|------|
| 変形例 | 1.15 |
| 比較例 | 1.00 |

【図 13】



## フロントページの続き

- (74)代理人 100084618  
弁理士 村松 貞男
- (74)代理人 100103034  
弁理士 野河 信久
- (74)代理人 100119976  
弁理士 幸長 保次郎
- (74)代理人 100153051  
弁理士 河野 直樹
- (74)代理人 100140176  
弁理士 砂川 克
- (74)代理人 100101812  
弁理士 勝村 紘
- (74)代理人 100124394  
弁理士 佐藤 立志
- (74)代理人 100112807  
弁理士 岡田 貴志
- (74)代理人 100111073  
弁理士 堀内 美保子
- (74)代理人 100134290  
弁理士 竹内 将訓
- (74)代理人 100127144  
弁理士 市原 卓三
- (74)代理人 100141933  
弁理士 山下 元
- (72)発明者 廣澤 仁  
東京都港区港南四丁目1番8号 東芝松下ディスプレイテクノロジー株式会社内

審査官 奥田 雄介

- (56)参考文献 特開2000-081641(JP,A)  
特開2000-162602(JP,A)  
特開2005-242307(JP,A)  
特開2002-122841(JP,A)  
特開2000-19558(JP,A)  
特開2001-305565(JP,A)

(58)調査した分野(Int.Cl., DB名)

G02F 1/1343

|                |   |         |            |
|----------------|---|---------|------------|
| 专利名称(译)        | 液晶表示装置  |         |            |
| 公开(公告)号        | <a href="#">JP4693131B2</a>   | 公开(公告)日 | 2011-06-01 |
| 申请号            | JP2008033437  | 申请日     | 2008-02-14 |
| [标]申请(专利权)人(译) | 东芝移动显示器有限公司   |         |            |
| 申请(专利权)人(译)    | 东芝移动显示器有限公司   |         |            |
| 当前申请(专利权)人(译)  | 东芝移动显示器有限公司   |         |            |
| [标]发明人         | 廣澤仁   |         |            |
| 发明人            | 廣澤仁   |         |            |
| IPC分类号         | G02F1/1343  |         |            |
| CPC分类号         | G02F1/134363 G02F1/133784   |         |            |
| FI分类号          | G02F1/1343 G02F1/1337 G02F1/1368  |         |            |
| F-TERM分类号      | 2H092/GA13 2H092/GA14 2H092/GA29 2H092/GA59 2H092/JA25 2H092/JA46 2H092/JB04 2H092/JB05 2H092/JB14 2H092/JB69 2H092/KA04 2H092/KA05 2H092/KB04 2H092/NA01 2H092/NA07 2H092/NA27 2H092/PA08 2H092/PA09 2H192/AA24 2H192/BA14 2H192/BA32 2H192/BC31 2H192/CB02 2H192/DA12 2H192/EA22 2H192/EA43 2H192/GA06 2H192/JA03 2H290/AA04 2H290/BB85 2H290/BF13 2H290/CA42 2H290/CA46 2H290/CA48 |         |            |
| 代理人(译)         | 河野 哲<br>中村 诚<br>河野直树<br>冈田隆<br>山下 元   |         |            |
| 其他公开文献         | JP2009192822A   |         |            |
| 外部链接           | <a href="#">Espacenet</a>   |         |            |

摘要(译)

要解决的问题：提供一种能够提高透射率并显示具有令人满意的显示质量的图像同时抑制制造成本并具有宽视角特性的液晶显示器。解决方案：在具有阵列基板AR的液晶显示器中，阵列基板AR设置有与各个像素PX对应设置的像素电极EP，对置基板CT与阵列基板AR相对设置并且设置有与多个像素PX共用的对向电极ET在阵列基板AR和对置基板CT之间保持液晶层LQ，各像素电极EP具有带状的第一主电极部EPa，对置电极ET具有设置在其上的带状的第二主电极部ETa。交替地平行于第一主电极部分EPa，以便在每个第一主电极部分EPa和每个第二主电极部分ETa之间形成横向电场。

