

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

**特許第3788259号
(P3788259)**

(45) 発行日 平成18年6月21日(2006.6.21)

(24) 登録日 平成18年4月7日(2006.4.7)

(51) Int.Cl.

F I

G02F 1/1343 (2006.01)

G02F 1/1343

G02F 1/133 (2006.01)

G02F 1/133 505

請求項の数 20 (全 25 頁)

(21) 出願番号	特願2001-94550 (P2001-94550)	(73) 特許権者	000005108
(22) 出願日	平成13年3月29日 (2001.3.29)		株式会社日立製作所
(65) 公開番号	特開2002-296608 (P2002-296608A)		東京都千代田区丸の内一丁目6番6号
(43) 公開日	平成14年10月9日 (2002.10.9)	(74) 代理人	100075096
審査請求日	平成15年10月24日 (2003.10.24)		弁理士 作田 康夫
		(72) 発明者	青山 哲也
			茨城県日立市大みか町七丁目1番1号
			株式会社 日立製作所 日立
			研究所内
		(72) 発明者	小村 真一
			茨城県日立市大みか町七丁目1番1号
			株式会社 日立製作所 日立
			研究所内

最終頁に続く

(54) 【発明の名称】 液晶表示装置

(57) 【特許請求の範囲】

【請求項 1】

第1基板と、前記第1基板に対向配置された第2基板と、前記第1基板と前記第2基板とで挟持された液晶層と、表示部を形成する複数の画素とを有し、前記液晶層に前記第1の基板面及び前記第2の基板面に対してほぼ平行な電界が印加される液晶表示装置において、

各前記画素が、各前記画素に対応し、前記第1基板上に備えられた第1画素電極および第2画素電極と、前記第1画素電極および前記第2画素電極に対応し、前記第1基板上に備えられた共通電極とを有していることを特徴とする液晶表示装置。

【請求項 2】

請求項1に記載の液晶表示装置において、

前記第1画素電極および前記第2画素電極は、それぞれ、各前記画素に対応した電位を付与できる電極であることを特徴とする液晶表示装置。

【請求項 3】

請求項1ないし2のいずれか一項に記載の液晶表示装置において、

前記第1画素電極に電位を供給する第1信号ドライバと、前記第2画素電極に電位を供給する第2信号ドライバと、前記第1信号ドライバと前記第2信号ドライバとに送る信号を制御する信号制御回路とが備えられていることを特徴とする液晶表示装置。

【請求項 4】

請求項1ないし3のいずれか一項に記載の液晶表示装置において、

10

20

前記第 1 画素電極と前記共通電極は線状の電極であり、前記第 1 画素電極と前記共通電極とはほぼ並行に配置され、

前記第 2 画素電極が、前記第 1 画素電極と前記共通電極との間にあることを特徴とする液晶表示装置。

【請求項 5】

請求項 1 ないし 3 のいずれか一項に記載の液晶表示装置において、

前記第 1 画素電極と前記共通電極は線状の電極であり、前記第 1 画素電極と前記共通電極とはほぼ並行に配置され、

前記第 2 画素電極の少なくとも一部が、前記第 1 画素電極または前記共通電極に重畳していることを特徴とする液晶表示装置。

10

【請求項 6】

請求項 5 に記載の液晶表示装置において、

前記第 2 画素電極は線状であり、

前記第 2 画素電極の幅は、前記第 2 画素電極が重畳している前記第 1 画素電極または前記共通電極の幅以下であることを特徴とする液晶表示装置。

【請求項 7】

請求項 5 に記載の液晶表示装置において、

前記第 2 画素電極は線状であり、

前記第 2 画素電極の幅は、前記第 2 画素電極が重畳している前記第 1 画素電極または前記共通電極の幅を越えることを特徴とする液晶表示装置。

20

【請求項 8】

請求項 1 ないし 3 のいずれか一項に記載の液晶表示装置において、

前記第 1 画素電極と前記共通電極は線状の電極であり、前記第 1 画素電極と前記共通電極とはほぼ並行に配置され、

前記第 2 画素電極が前記第 1 画素電極および前記共通電極よりも下層に配置され、前記第 2 画素電極が前記第 1 画素電極と前記共通電極とに重畳し、前記第 2 画素電極と前記第 1 画素電極の間および前記第 2 画素電極と前記共通電極との間に絶縁膜が備えられていることを特徴とする液晶表示装置。

【請求項 9】

請求項 1 ないし 3 のいずれか一項に記載の液晶表示装置において、

前記第 1 画素電極と前記第 2 画素電極は線状の電極であり、前記第 1 画素電極と前記第 2 画素電極とはほぼ並行に配置され、

前記共通電極が、前記第 1 画素電極と前記第 2 画素電極との間にあることを特徴とする液晶表示装置。

30

【請求項 10】

請求項 1 ないし 3 のいずれか一項に記載の液晶表示装置において、

前記第 1 画素電極と前記第 2 画素電極は線状の電極であり、前記第 1 画素電極と前記第 2 画素電極とはほぼ並行に配置され、

前記共通電極の少なくとも一部が、前記第 1 画素電極または前記第 2 画素電極に重畳していることを特徴とする液晶表示装置。

40

【請求項 11】

請求項 1 ないし 3 のいずれか一項に記載の液晶表示装置において、

前記第 1 画素電極と前記第 2 画素電極は線状の電極であり、前記第 1 画素電極と前記第 2 画素電極とはほぼ並行に配置され、

前記共通電極が前記第 1 画素電極および前記第 2 画素電極よりも下層に配置され、前記共通電極が前記第 1 画素電極と前記第 2 画素電極とに重畳し、前記共通電極と前記第 1 画素電極の間および前記共通電極と前記第 2 画素電極との間に絶縁膜が備えられていることを特徴とする液晶表示装置。

【請求項 12】

請求項 4 ないし 7 または請求項 9 ないし 11 のいずれか一項に記載の液晶表示装置にお

50

いて、

前記各画素毎に配置された前記複数の第1画素電極は第1接続部を介して接続され、前記各画素毎に配置された前記複数の第2画素電極は第2接続部を介して接続され、前記複数の第1画素電極および前記第1接続部と、前記複数の第2画素電極および前記第2接続部とは重畳していないことを特徴とする液晶表示装置。

【請求項13】

請求項12記載の液晶表示装置において、

前記第1画素電極と前記第2画素電極と前記第1信号線と前記第2信号線とが同層に配置され、前記共通電極と前記走査線とが同層に配置されることを特徴とする液晶表示装置。

10

【請求項14】

請求項4または8に記載の液晶表示装置において、

前記第1画素電極に与えられる電位と前記共通電極に与えられる電位との差が最大あるいは最小のとき、前記第2画素電極に与えられる電位が前記第1画素電極に与えられる電位と前記共通電極に与えられる電位とのほぼ平均値であることを特徴とする液晶表示装置。

【請求項15】

請求項5ないし7のいずれか一項に記載の液晶表示装置において、

前記第1画素電極に与えられる電位と前記共通電極に与えられる電位との差が最大あるいは最小のとき、前記第2画素電極に与えられる電位が、前記第2画素電極が重畳している前記第1画素電極あるいは前記共通電極のどちらか一方の電極に与えられる電位にほぼ等しいことを特徴とする液晶表示装置。

20

【請求項16】

請求項9ないし11のいずれか一項に記載の液晶表示装置において、

前記第1画素電極に与えられる電位と前記共通電極に与えられる電位との差が最大あるいは最小のとき、前記第2画素電極に与えられる電位が前記第1画素電極に与えられる電位にほぼ等しいことを特徴とする液晶表示装置。

【請求項17】

請求項1ないし16のいずれか一項に記載の液晶表示装置において、

前記液晶層が正の誘電異方性を有することを特徴とする液晶表示装置。

30

【請求項18】

請求項1ないし17のいずれか一項に記載の液晶表示装置において、

走査ドライバと、前記走査ドライバに接続された複数の第1走査線と、前記第1信号ドライバに接続され、かつ複数の前記第1走査線に交差して備えられた複数の第1信号線と、前記第2信号ドライバに接続された第2信号線とが備えられ、複数の前記画素は複数の前記第1走査線と複数の前記第1信号線で囲まれた領域に対応しており、前記第1画素電極が前記第1信号線に対応し、前記第2画素電極が前記第2信号線に対応していることを特徴とする液晶表示装置。

【請求項19】

請求項18に記載の液晶表示装置において、

前記第1基板上には、前記第1走査線と、前記第1信号線と、前記第1走査線と前記第1信号線との交点付近に対応して配置された第1スイッチ素子とが備えられ、

40

前記第2基板上には、前記走査ドライバに接続され、かつ前記第2信号線に交差して配置された第2走査線と、前記第2信号線と、前記第2走査線と前記第2信号線との交点付近に対応して配置された第2スイッチ素子とが備えられていることを特徴とする液晶表示装置。

【請求項20】

請求項18に記載の液晶表示装置において、

前記第1基板上には、前記第1走査線と、前記第1信号線と、前記第2信号線と、前記第1走査線と前記第1信号線との交点付近に対応して配置された第1スイッチ素子と、前

50

記第1走査線と前記第2信号線との交点付近に対応して配置された第2スイッチ素子とが備えられていることを特徴とする液晶表示装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は新規な構成を持つ液晶表示装置に関する。

【0002】

【従来の技術】

従来の液晶表示装置は、ツイステッドネマチック(TN)表示モードに代表されるように、基板面に対してほぼ垂直(以下、縦電界と呼ぶ)な電界を印加する表示モードを採用している。しかし、TN表示モードでは、視野角が狭いという問題がある。

10

【0003】

一方、インプレーン・スイッチング(In-Plane Switching: IPS)表示モードが、特公昭63-21907号、USP4345249号、WO91/10936号、特開平6-160878号等の公報により提案されている。

【0004】

このIPS表示モードでは、液晶駆動用の電極が液晶を挟持する一对の基板のうち一方の基板上に形成され、液晶には基板面に対してほぼ平行な電界(以下、横電界と呼ぶ)が印加される。このIPS表示モードでは、TN表示モードに比較して広い視野角が得られる。

20

【0005】

図2は、このIPS表示モードを利用した液晶表示装置の画素部分の構成例を示す模式断面図である。液晶表示装置は、基板1と、基板1に対向配置された基板2と、基板1と基板2とで挟持された液晶層12と、基板1上に備えられ、横電界を印加するための共通電極3および画素電極4と、基板1上に備えられた絶縁膜6a、6bと、絶縁膜6b上に備えられた液晶配向制御層(以下、配向膜と呼ぶ)7と、基板2上に備えられたカラーフィルタ8および配向膜7と、基板1、基板2の液晶に面しない側の面上に備えられ、液晶の配向状態に応じて光学特性を変える偏光板11とを有する。共通電極3と画素電極4は線状の電極であり、ほぼ平行に配置されている。

【0006】

IPS表示モードでは、図2の等電位線13が示すように、共通電極3と画素電極4とによって横電界が発生する。画像表示は、この電界によって、液晶が基板1とほぼ平行な面内で回転することによって行われる。

30

【0007】

【発明が解決しようとする課題】

現在、確実なる色再現性をもつディスプレイモニターが求められているが、上記のIPS表示モードは、駆動電圧の変化に伴って色調変化が生じるという問題点を持っている。

【0008】

これを解決する手段が、特開平9-297299号にて報告されている。しかしながら、ここで報告されている手段は、光源と液晶パネルとの組み合わせで問題を解決するものである。そのため、光源の選択範囲を広めるためには、液晶パネル単体で色調変化を抑制する手段が望まれる。

40

【0009】

また、同じく特開平9-297299号にて報告されている手段では、レターデーション $d_{eff} \cdot n_{eff}$ を250nm以下と小さく設定することが望まれている(但し、 d_{eff} :液晶層の実効的な厚み、 n_{eff} :液晶の実効的な屈折率異方性)。これを実現するためにはギャップや屈折率異方性の低減が必要である。ギャップの低減は生産性の低下を招き、また屈折率異方性の低減は液晶の選択性を狭める。そのため、これらの問題を解決するためには、レターデーションに無理な制約のない手段が望まれる。

【0010】

50

本発明の目的は、液晶パネルが駆動電圧の変化に伴う色調変化を、液晶パネル単体でレタレーションに無理な制約を課さずに抑制する新規な構成を有する液晶表示装置を提供することである。

【 0 0 1 1 】

【課題を解決するための手段】

上記目的を達成する本発明の要旨は次のとおりである。

【 0 0 1 2 】

〔 1 〕 第 1 基板と、前記第 1 基板に対向配置された第 2 基板と、前記第 1 基板と前記第 2 基板とで挟持された液晶層と、表示部を形成する複数の画素とを有する液晶表示装置において、

10

各前記画素に、各前記画素に対応した第 1 画素電極および第 2 画素電極と、前記第 1 画素電極および前記第 2 画素電極に対応した共通電極とが備えられていることを特徴とする液晶表示装置にある。

【 0 0 1 3 】

〔 2 〕 第 1 基板と、前記第 1 基板に対向配置された第 2 基板と、前記第 1 基板と前記第 2 基板とで挟持された液晶層と、表示部を形成する複数の画素とを有する液晶表示装置において、

各前記画素が、各前記画素に対応し、前記第 1 基板上に備えられた第 1 画素電極と、各前記画素に対応し、前記第 1 基板上または前記第 2 基板上のどちらか一方に備えられた第 2 画素電極と、前記第 1 画素電極および前記第 2 画素電極に対応し、前記第 1 基板上に備え

20

られた共通電極とを有していることを特徴とする液晶表示装置にある。

【 0 0 1 4 】

前記第 1 画素電極および前記第 2 画素電極は、それぞれ、各前記画素に対応した電位を付与できる電極であることが望ましい。

【 0 0 1 5 】

前記第 1 画素電極に電位を供給する第 1 信号ドライバと、前記第 2 画素電極に電位を供給する第 2 信号ドライバと、前記第 1 信号ドライバと前記第 2 信号ドライバとに送る信号を制御する信号制御回路とが備えられていることが望ましい。

【 0 0 1 6 】

〔 3 〕 前記第 1 画素電極および前記共通電極および前記第 2 画素電極が前記第 1 基板上に備えられていることを特徴とする液晶表示装置にある。

30

【 0 0 1 7 】

前記第 1 画素電極と前記共通電極は線状の電極であり、前記第 1 画素電極と前記共通電極とはほぼ並行に配置され、前記第 2 画素電極が、前記第 1 画素電極と前記共通電極との間にあってもよい。

【 0 0 1 8 】

この場合、前記第 1 画素電極に与えられる電位と前記共通電極に与えられる電位との差が最大あるいは最小のとき、前記第 2 画素電極に与えられる電位が前記第 1 画素電極に与えられる電位と前記共通電極に与えられる電位とのほぼ平均値であることが望ましい。

【 0 0 1 9 】

40

さらには、前記各画素毎に配置された前記複数の第 1 画素電極は第 1 接続部を介して接続され、前記各画素毎に配置された前記複数の第 2 画素電極は第 2 接続部を介して接続され、前記複数の第 1 画素電極および前記第 1 接続部と、前記複数の第 2 画素電極および前記第 2 接続部とは重畳せず、前記第 1 画素電極と前記第 2 画素電極と前記第 1 信号線と前記第 2 信号線とが同層に配置され、前記共通電極と前記走査線とが同層に配置されることが望ましい。

【 0 0 2 0 】

また、前記第 2 画素電極の少なくとも一部が、前記第 1 画素電極または前記共通電極に重畳してもよいし、前記第 2 画素電極は線状であり、前記第 2 画素電極の幅は、前記第 2 画素電極が重畳している前記第 1 画素電極または前記共通電極の幅以下であってもよいし、

50

前記第 2 画素電極は線状であって、前記第 2 画素電極の幅は、前記第 2 画素電極が重畳している前記第 1 画素電極または前記共通電極の幅を越えていてもよい。

【0021】

この場合、前記第 1 画素電極に与えられる電位と前記共通電極に与えられる電位との差が最大あるいは最小のとき、前記第 2 画素電極に与えられる電位が、前記第 2 画素電極が重畳している前記第 1 画素電極あるいは前記共通電極のどちらか一方の電極に与えられる電位にほぼ等しいことが望ましい。

【0022】

さらには、前記各画素毎に配置された前記複数の第 1 画素電極は第 1 接続部を介して接続され、前記各画素毎に配置された前記複数の第 2 画素電極は第 2 接続部を介して接続され、前記複数の第 1 画素電極および前記第 1 接続部と、前記複数の第 2 画素電極および前記第 2 接続部とは重畳せず、前記第 1 画素電極と前記第 2 画素電極と前記第 1 信号線と前記第 2 信号線とが同層に配置され、前記共通電極と前記走査線とが同層に配置されることが望ましい。

10

【0023】

また、前記第 1 画素電極と前記共通電極は線状の電極であり、前記第 1 画素電極と前記共通電極とはほぼ並行に配置され、前記第 2 画素電極が前記第 1 画素電極および前記共通電極よりも下層に配置され、前記第 2 画素電極が前記第 1 画素電極と前記共通電極とに重畳し、前記第 2 画素電極と前記第 1 画素電極の間および前記第 2 画素電極と前記共通電極との間に絶縁膜が備えられていてもよい。

20

【0024】

この場合、前記第 1 画素電極に与えられる電位と前記共通電極に与えられる電位との差が最大あるいは最小のとき、前記第 2 画素電極に与えられる電位が前記第 1 画素電極に与えられる電位と前記共通電極に与えられる電位とのほぼ平均値であることが望ましい。

【0025】

また、前記第 1 画素電極と前記第 2 画素電極は線状の電極であり、前記第 1 画素電極と前記第 2 画素電極とはほぼ並行に配置され、前記共通電極が、前記第 1 画素電極と前記第 2 画素電極との間にあってもよいし、前記共通電極の少なくとも一部が、前記第 1 画素電極または前記第 2 画素電極に重畳していてもよいし、前記第 1 画素電極と前記第 2 画素電極は線状の電極であり、前記第 1 画素電極と前記第 2 画素電極とはほぼ並行に配置され、前記共通電極が前記第 1 画素電極および前記第 2 画素電極よりも下層に配置され、前記共通電極が前記第 1 画素電極と前記第 2 画素電極とに重畳し、前記共通電極と前記第 1 画素電極の間および前記共通電極と前記第 2 画素電極との間に絶縁膜が備えられていてもよい。

30

【0026】

この場合、前記第 1 画素電極に与えられる電位と前記共通電極に与えられる電位との差が最大あるいは最小のとき、前記第 2 画素電極に与えられる電位が前記第 1 電極に与えられる電位にほぼ等しいことが望ましい。

【0027】

さらには、前記各画素毎に配置された前記複数の第 1 画素電極は第 1 接続部を介して接続され、前記各画素毎に配置された前記複数の第 2 画素電極は第 2 接続部を介して接続され、前記複数の第 1 画素電極および前記第 1 接続部と、前記複数の第 2 画素電極および前記第 2 接続部とは重畳せず、前記第 1 画素電極と前記第 2 画素電極と前記第 1 信号線と前記第 2 信号線とが同層に配置され、前記共通電極と前記走査線とが同層に配置されることが望ましい。

40

【0028】

〔4〕 前記第 1 画素電極および前記第 2 画素電極が前記第 1 基板上に備えられ、前記共通電極が前記第 2 基板上に備えられていることを特徴とする液晶表示装置にある。

【0029】

前記第 1 画素電極と前記第 2 画素電極は線状の電極であり、前記第 1 画素電極と前記第 2 画素電極とはほぼ並行に配置され、前記共通電極が、前記第 1 画素電極と前記第 2 画素電

50

極とに重畳していることが望ましい。

【0030】

また、前記共通電極上に、厚みが $1.5\ \mu\text{m}$ 以上の誘電体が配置されていてもよいし、前記誘電体の前記共通電極に重畳する部分に、誘電体を貫通する凹部、あるいは厚みの50%以上の深さを持つ凹部があってもよい。

【0031】

この場合、前記第1画素電極に与えられる電位と前記第2画素電極に与えられる電位との差が最大あるいは最小のとき、前記共通電極に与えられる電位が前記第1画素電極に与えられる電位と前記第2画素電極に与えられる電位とのほぼ平均値であることが望ましい。

【0032】

〔5〕 前記液晶表示装置において、走査ドライバと、前記走査ドライバに接続された複数の第1走査線と、前記第1信号ドライバに接続され、かつ複数の前記第1走査線に交差して備えられた複数の第1信号線と、前記第2信号ドライバに接続された第2信号線とが備えられ、複数の前記画素は複数の前記第1走査線と複数の前記第1信号線で囲まれた領域に対応しており、前記第1画素電極が前記第1信号線に対応し、前記第2画素電極が前記第2信号線に対応していることが望ましい。

【0033】

前記第1基板には、前記第1走査線と、前記第1信号線と、前記第1走査線と前記第1信号線との交点付近に対応して配置された第1スイッチ素子とが備えられ、前記第2基板には、前記走査ドライバに接続され、かつ前記第2信号線に交差して配置された第2走査線と、前記第2信号線と、前記第2走査線と前記第2信号線との交点付近に対応して配置された第2スイッチ素子とが備えられていることが望ましい。

【0034】

あるいは、前記第1基板には、前記第1走査線と、前記第1信号線と、前記第2信号線と、前記第1走査線と前記第1信号線との交点付近に対応して配置された第1スイッチ素子と、前記第1走査線と前記第2信号線との交点付近に対応して配置された第2スイッチ素子とが備えられていることが望ましい。

【0035】

【発明の実施の形態】

IPS表示モードにおける色調変化は、以下のことを原因として捉えることができる。

【0036】

IPS表示モードの透過率(T)は、次式〔1〕で表される。

【0037】

$$T = T_0 \cdot \sin^2(2\theta) \cdot \sin^2((\theta \cdot d_{\text{eff}} \cdot n_{\text{eff}}) / \lambda) \quad \dots [1]$$

(但し、 T_0 ：補正係数、 θ ：液晶の実効的な光軸と入射光の偏光方向とのなす角、 λ ：入射光の波長)。

【0038】

したがって、液晶の実効的な配向方向と入射光の偏光方向とのなす角 θ が $\pi/4$ ラジアン(45度)のとき、実効的なリターデーション $d_{\text{eff}} \cdot n_{\text{eff}}$ の2倍の波長 λ の光が最大の透過率を示す。つまり、実効的なリターデーション $d_{\text{eff}} \cdot n_{\text{eff}}$ が変化すると、透過率が最大となる波長が変化するため、色調が変化する。

【0039】

このことから、駆動電圧の増大に伴って、色調が青味方向から黄味方向に変化する現象は、駆動電圧が低い時には液晶層の一部が動くために実効的な厚み d_{eff} が小さく、駆動電圧が大きいときには液晶層の全体が動くために実効的な厚み d_{eff} が大きくなるためと捉えることができる。

【0040】

この色調変化の問題点は、以下に説明するようにして、解決することができる。

【0041】

式〔1〕より、透過率が最大となる波長 λ は実効的なリターデーション $d_{\text{eff}} \cdot n_{\text{eff}}$

10

20

30

40

50

の2倍の波長であることが分かる。したがって、駆動電圧の変化に伴う d_{eff} の変化を相殺するように n_{eff} を調整することによって、実効的なリターデーション $d_{eff} \cdot n_{eff}$ の変化を抑制することができ、透過率が最大となる波長の変化を抑制することができる。

【0042】

実効的な屈折率異方性 n_{eff} は次のようにして調整することができる。すべての液晶が基板1に対して立ち上がり角 θ で立ちあがると、実効的な屈折率異方性は $n_{eff} = \cos \theta \cdot n$ となる(但し、 n :液晶の屈折率異方性)。したがって、液晶の立ち上がりを調整することで実効的な屈折率異方性 n_{eff} を調整することができる。上記した従来のIPS表示モードでは、横電界によって液晶が動くため、液晶は立ち上がりせず、液晶の実効的な屈折率異方性 n_{eff} は液晶の屈折率異方性 n にほぼ等しい。しかし、縦電界成分を持つ電界を液晶に印加することによって正の誘電異方性を有する液晶が立ち上がり、液晶の実効的な屈折率異方性 n_{eff} は小さくなる。

10

【0043】

液晶が立ち上がり、実効的な屈折率異方性 n_{eff} が小さくなると、式〔1〕より、短波長の青色光の透過率が増大することが分かる。

【0044】

従来のIPS表示モードでは、駆動電圧の増大に伴って、色調が黄味方向に変化する。この問題は次のような本発明によって解決できる。駆動電圧が低いときには、縦電界成分を印加せずに、液晶を立ち上がらせない。このときに所望の白色が得られるように、バックライトやギャップを調整する。駆動電圧が高いときには、縦電界成分を液晶に印加することによって液晶を立ち上がらせ、実効的な屈折率異方性 n_{eff} を低下させる。このとき、短波長の青色が強調される状態になり、色調が黄味方向に変化することを補正する。このようにして、駆動電圧の変化に伴う色調変化を抑制することができる。

20

【0045】

上記のように、駆動電圧の増大に伴って色調が黄味方向に変化する場合は、駆動電圧が最小のときは液晶が立ち上がらないようにし、駆動電圧が最大のときは液晶が立ち上がるようにすれば良い。逆に、駆動電圧の増大に伴って色調が青味方向に変化する場合は、駆動電圧が最小のときは液晶が立ち上がるようにし、駆動電圧が最大のときは液晶が立ち上がらないようにすれば良い。また、駆動電圧の変化に伴う色調変化が単調ではなく、青味方向に変化したり黄味方向に変化したりする場合には、最も青色が強調されるときに液晶が立ち上がらないようにし、最も黄色が強調されるときに最も液晶が立ち上がるようにすれば良い。

30

【0046】

本発明によれば、液晶パネル単体で駆動電圧の変化に伴う色調変化を抑制でき、光源に対する制約は特にない。また、リターデーションに対する制約を課することなく駆動電圧の変化に伴う色調変化を抑制できる。そのため、液晶の屈折率異方性に対する制約がなく、屈折率異方性が大きいが高速に応答する液晶や、動作温度範囲の大きい液晶を利用することができる。

【0047】

ところで、人物の肌色が青味がかると、画像劣化の印象がより悪くなることが、映像情報メディア学会誌、Vol.54, No.1, 第93~100頁(2000)により報告されている。したがって、人物の表示が多い動画像の表示などでは、液晶の立ち上がりを抑制し、黄味が強調される状態にすることで、肌色が青味がかかることを抑制することができる。つまり、自然な動画像を表示することができる。逆に、ワープロ作業等の表示のときには、液晶を立ち上がらせ、青味が強調される状態にすることによって、スッキリとした画像表示を行うことができる。

40

【0048】

なお、式〔1〕は、駆動電圧が低いときに暗状態となるノーマリブラックモードの場合の透過率を表しているが、本発明は、リターデーションを調整することにより色調変化を抑

50

制するため、駆動電圧が低いときに明状態となるノーマリホワイトモードの場合にも本発明を適用することができる。

【0049】

ところで、縦電界成分を形成し、色度を変調する手段が、特開平9-244046号にて報告されている。ここで、報告されている手段は、一方の基板に備えられた一对の櫛歯電極の平均電位と、もう一方の基板上で、かつ櫛歯電極のほぼ中間の位置に備えられた対向電極の電位との差によって縦電界成分を形成するものである。しかしながら、製造工程においては上下の基板間に合わせズレが生じ、一对の櫛歯電極と対向電極との位置関係は設計と異なる。この場合、液晶に印加される電界分布が設計と大きく異なる。そのため、目標の色度と明るさを得るためには、一つ一つの液晶表示装置ごとに櫛歯電極と対向電極との電位の関係を調整する必要がある。

10

【0050】

本発明は、上記の問題点に鑑みてなされたものであり、上下基板の合わせズレが生じた場合にも液晶に印加される電界分布が影響を受けない構成を有し、また新規な方法によって縦電界成分と横電界成分とを制御するものである。

【0051】

次に、本発明を実施例に基づき、より具体的に説明する。

【0052】

〔実施例1〕

本発明の実施例1の構成を、図3および図4を用いて説明する。図3は画素部の構成を説明する図であり、図4は液晶表示装置の駆動システムを説明する図である。より詳しくは、図3(b)は基板1上の画素41の構成を説明する俯瞰図であり、図3(a)は図3(b)のA-A断面の断面図であり、図4は基板1の配線に関する構成を説明する図である。

20

【0053】

本実施例の液晶表示装置は、次に記述するような構成をもつ。

【0054】

図3に示すように、基板1と、基板2と、基板1と基板2とで挟持された正の誘電異方性を有する液晶層12と、表示部を形成する複数の画素41と、画素41に対応した第1画素電極4および第2画素電極5と、第1画素電極4および第2画素電極5に対応した共通電極3とを有している。

30

【0055】

また、図4に示すように、第1画素電極4に電位を供給する第1信号ドライバ32と、第2画素電極5に電位を供給する第2信号ドライバ33と、第1信号ドライバ32と第2信号ドライバ33とに送る信号を制御する信号制御回路36と、共通電極3に電位を供給する共通電極ドライバ34と、画素を選択する走査ドライバ31と、信号制御回路36を備え、第1信号ドライバ32と第2信号ドライバ33と共通電極ドライバ34と走査ドライバ31を制御する表示制御装置37とを有している。基板1には、走査ドライバ31に接続された複数の走査線21と、第1信号ドライバ32に接続され、かつ走査線21と交差し、かつ第1画素電極4に対応した複数の第1信号線22aと、第2信号ドライバ33に接続され、かつ走査線21と交差し、かつ第2画素電極5に対応した複数の第2信号線22bと、走査線21と第1信号線22aとに囲まれた領域に対応して形成された画素41と、走査線21と第1信号線22aとの交点付近に対応して配置され、走査線21と第1信号線22aと電気的に接続されたスイッチ素子である第1TFT24aと、走査線21と第1信号線22bとの交点付近に対応して配置され、走査線21と第2信号線22bと電気的に接続されたスイッチ素子である第2TFT24bと、第1TFT24aに電気的に接続された第1画素電極4と、第2TFT24bに電気的に接続された第2画素電極5と、共通電極ドライバ34に電気的に接続された共通電極3とが備えられている。

40

【0056】

また、図3に示すように、基板1上に共通電極3および第1画素電極4および第2画素電

50

極 5 および絶縁膜 6 が備えられ、絶縁膜 6 上に配向膜 7 が備えられ、基板 2 上にカラーフィルター 8 および配向膜 7 が備えられ、基板 1 および基板 2 の液晶に面しない側の面上に偏光板 11 が備えられている。ここで、本発明の効果をを得るためには、電極と絶縁膜との層の順番は特に限定されない。

【0057】

基板 1 上に備えられた第 1 画素電極 4 と共通電極 3 と第 2 画素電極 5 は幅が $4\ \mu\text{m}$ の線状であり、それぞれがほぼ平行に配置されている。材質はクロムモリブデンである。第 2 画素電極 5 は共通電極 3 と第 1 画素電極 4 との間にあり、材質は ITO (Indium-Tin-Oxide) である。第 1 画素電極 4 と第 2 画素電極 5 との間の距離は $10\ \mu\text{m}$ である。ここで、本発明の効果をを得るためには、電極の材質と電極の幅は特に限定されない。ただし、開口率を向上させる観点から、第 2 画素電極は ITO のような透明性導電体が望ましい。

10

【0058】

このように、本実施例では全ての電極が基板 1 上に備えられているため、基板 1 と基板 2 との間に合わせズレが生じた場合にも電界分布の変化がない。そのため、上記した特開平 9 - 244046 号の問題点のように、液晶表示装置ごとに電極に与える電位の調整をする必要がない。

【0059】

基板 1 および基板 2 は、厚みが 0.7mm のガラス基板である。第 1 TFT 24a および第 2 TFT 24b はアモルファスシリコン 23 を用いて作製されている。本発明では、このように二つのスイッチ素子が備えられているために、三つの電極のうち二つに任意の電位を与えることができ、任意の電界分布を形成することが可能になる。結果として、液晶のねじれや立ち上がり等の動きを制御することが可能になる。

20

【0060】

第 1 画素電極 4 および共通電極 3 はクロムモリブデンを用いて作製されている。絶縁膜 6a, 6b, 6c は窒化珪素からなり、膜厚はそれぞれ $0.2\ \mu\text{m}$, $0.8\ \mu\text{m}$, $0.8\ \mu\text{m}$ である。配向膜 7 は、その膜厚は 80nm であり、液晶を配向させるためのラビング処理が施されている。ラビング方向は第 1 画素電極 4 の長手方向より 15 度傾いている。

【0061】

基板 1 と基板 2 との間には直径 $4\ \mu\text{m}$ の高分子ビーズが分散され、液晶層のギャップを均一に保っている。液晶層の屈折率異方性は 0.0947 であり、誘電率異方性は 10.5 である。

30

【0062】

偏光板 11 はノーマリブラックモードになるように、クロスニコルに配置され、一方の偏光板の透過軸はラビング方向に合っている。

【0063】

バックライトに対する制約はなく、直下型方式のものもサイドライト方式のものも使用でき、所望の白が得られる色調を持つバックライトが使用されている。

【0064】

駆動はアクティブマトリクス駆動によって行われる。

【0065】

40

図 1 を用いて、本実施例の電界分布を説明する。図 1 は図 3 (a) に等電位線 13 を書き加えたものである。等電位線 13 から分かるように、本実施例の液晶に印加される電界分布は、従来の IPS 表示モードの図 2 の電界分布とは異なる。また、IPS 表示モードでは二つの電極しか持たないために、電界分布を任意に制御することはできないが、本発明は三つの電極および二つのスイッチ素子を持つために、電界分布を制御することができる。

【0066】

電界分布は、共通電極 3 と第 1 画素電極 4 と第 2 画素電極 5 とに与えられる電位の比を調整することによって、制御できる。ここで、共通電極 3 と第 1 画素電極 4 と第 2 画素電極 5 とに与えられる電位の比を調整したときの電界分布について図 5 を用いて説明する。図

50

5 (a) は、共通電極 3 と第 1 画素電極 4 と第 2 画素電極 5 に、0.0 : 1.0 : 0.5 の比で電位を与えたときの電界分布を示している。同様に、図 5 (b) は、共通電極 3 と第 1 画素電極 4 と第 2 画素電極 5 に、0.0 : 1.0 : 0.3 の比で電位を与えたときの電界分布を示している。ここで、図 5 (a) より図 5 (b) の方が、縦電界成分の割合が大きくなっている。すなわち、図 5 (b) の方が、図 5 (a) よりも液晶の立ち上がりが大きく、青色が強調される状態である。このようにして、電界分布の調整が可能である。

【 0 0 6 7 】

このように、本実施例では、第 1 画素電極 4 と共通電極 3 とで形成される電界を乱すように第 2 画素電極 5 に電位を与えることによって、縦電界成分と横電界成分とを調整する。

【 0 0 6 8 】

共通電極 3 と第 1 画素電極 4 と第 2 画素電極 5 とに与えられる電位比は次のようにして決定される。第 2 画素電極 5 とに与えられる電位を共通電極 3 に与えられる電位と第 1 画素電極 4 に与えられる電位の平均値に保ちながら、共通電極 3 と第 1 画素電極 4 との電位差である駆動電圧を変化させ、もっとも青味がかかる駆動電圧を求める。そのときに所望の白が得られるように、液晶の屈折率異方性と液晶層のギャップを調整する。次に、駆動電圧を変化させながら、所望の白が得られるように、信号制御回路 3 6 によって第 2 画素電極に与える電位を調整する。このようにして、全ての階調において所望の白が得られるようになる。

【 0 0 6 9 】

ここで、電極の層順序、電極の形状、電極のサイズ、絶縁膜の厚み、絶縁膜の材質、液晶材料、液晶層のギャップ、基板等が変化すると電界分布が変化するが、それに応じて共通電極 3 と第 1 画素電極 4 と第 2 画素電極 5 に与える電圧比を調整することで、本発明の効果を得ることができる。さらに、液晶層の屈折率、液晶層のギャップ、バックライト等が本実施例と異なる場合にも、本発明の効果が得られることはいうまでもない。

【 0 0 7 0 】

本実施例では、全ての電極が基板 1 上に備えられているため、基板 1 と基板 2 との間に合わせズレが生じた場合にも電界分布の変化がきわめて小さく、合わせズレの影響を受けにくい。

【 0 0 7 1 】

本実施例では、共通電極 3 と第 1 画素電極 4 と第 2 画素電極 5 に与える電位比の調整に伴う液晶の立ち上がりの変化によって色度を調整することが可能であり、その結果、色調の階調依存性は図 6 に示す色度図のようになる。その変化量は人間の検知限界内におさまり、本実施例は、極めて色調の階調依存性が少ない液晶表示装置である。

【 0 0 7 2 】

〔 比較例 〕

本発明の比較例の構成を、図 7 および図 8 を用いて説明する。図 7 は画素部の構成を説明する図であり、図 8 は液晶表示装置の駆動システムを説明する図である。より詳しくは、図 7 (b) は基板 1 上の画素 4 1 の構成を説明する俯瞰図であり、図 7 (a) は図 7 (b) の A - A 断面の断面図であり、図 8 は基板 1 の配線に関する構成を説明する図である。

【 0 0 7 3 】

本比較例の液晶表示装置は、次に記述するような構成をもつ。

【 0 0 7 4 】

図 7 に示すように、基板 1 と、基板 2 と、基板 1 と基板 2 とで挟持された正の誘電異方性を有する液晶層 1 2 と、表示部を形成する複数の画素 4 1 と、画素 4 1 に対応した画素電極 4 と、画素電極 4 に対応した共通電極 3 とを有している。

【 0 0 7 5 】

また、図 8 に示すように、画素電極 4 に電位を供給する信号ドライバ 3 2 と、共通電極 3 に電位を供給する共通電極ドライバ 3 4 と、画素を選択する走査ドライバ 3 1 と、信号ドライバ 3 2 と共通電極ドライバ 3 4 と走査ドライバ 3 1 を制御する表示制御装置 3 7 とを

10

20

30

40

50

有している。基板 1 には、走査ドライバ 3 1 に接続された複数の走査線 2 1 と、信号ドライバ 3 2 に接続され、かつ走査線 2 1 と交差し、かつ画素電極 4 に対応した複数の信号線 2 2 と、走査線 2 1 と信号線 2 2 とに囲まれた領域に対応して形成された画素 4 1 と、走査線 2 1 と信号線 2 2 との交点付近に対応して配置され、走査線 2 1 と信号線 2 2 と電気的に接続されたスイッチ素子である T F T 2 4 と、T F T 2 4 に電気的に接続された画素電極 4 と、共通電極ドライバ 3 4 に電気的に接続された共通電極 3 とが備えられている。

【0076】

また、図 7 が示すように、基板 1 上に共通電極 3 および画素電極 4 が備えられ、絶縁膜 6 上に配向膜 7 が備えられ、基板 2 上にカラーフィルター 8 および配向膜 7 が備えられ、基板 1 および基板 2 の液晶に面しない側の面上に偏光板 1 1 が備えられている。

10

【0077】

基板 1 上に備えられた画素電極 4 と共通電極 3 は幅が $4\ \mu\text{m}$ の線状であり、ほぼ平行に配置されている。画素電極 4 と共通電極 3 との間の距離は $10\ \mu\text{m}$ である。

【0078】

基板 1 および基板 2 は、厚みが 0.7mm のガラス基板である。T F T 2 4 はアモルファスシリコン 2 3 を用いて作製されている。画素電極 4 および共通電極 3 はクロムモリブデンを用いて作製されている。絶縁膜 6 a , 6 b は窒化珪素からなり、膜厚はそれぞれ $0.2\ \mu\text{m}$, $0.8\ \mu\text{m}$ である。配向膜 7 は、その膜厚は 80nm であり、液晶を配向させるためのラビング処理が施されている。ラビング方向は第 1 画素電極 4 の長手方向より 15 度傾いている。

20

【0079】

基板 1 と基板 2 との間には直径 $4\ \mu\text{m}$ の高分子ビーズが分散され、液晶層のギャップを均一に保っている。液晶層の屈折率異方性は 0.0947 であり、誘電率異方性は 10.5 である。

【0080】

偏光板 1 1 はノーマリブラックモードになるように、クロスニコルに配置され、一方の偏光板の透過軸はラビング方向に合っている。

【0081】

バックライトは実施例 1 と同じものが用いられている。

【0082】

駆動はアクティブマトリクス駆動によって行われる。

30

【0083】

本比較例の画素部の断面構成は、図 7 (a) と図 3 (a) との比較から分かるように、基板 2 上の構成は同じであり、基板 1 上に第 2 画素電極 5 および絶縁膜 6 c が備えられていないこと以外は実施例 1 に同じである。

【0084】

したがって、本比較例では、第 2 画素電極 5 が備えられていないため電界分布を調整することができず、駆動電圧の変化に伴って、色度が図 9 に示すように変化し、その変化量は人間の検知限界を超える。

【0085】

40

〔実施例 2〕

本発明による液晶表示装置の実施例 2 は、共通電極 3 と第 1 画素電極 4 と第 2 画素電極 5 が透明な導電性材料である I T O によって作製されている以外は実施例 1 の液晶表示装置と同じである。

【0086】

実施例 2 では、共通電極 3 と第 1 画素電極 4 と第 2 画素電極 5 に与える電位比は、実施例 1 の電圧比と異なる。それは、光の透過する領域が変化するため、光の透過する領域での E_z / E_x の平均値が変化するためである。これを図 1 を用いて説明する。図 1 の等電位線 1 3 から分かるように、共通電極 3 と第 1 画素電極 4 との間の領域よりも、共通電極 3 上や第 1 画素電極 4 上の領域の方が、 E_z / E_x が大きい。そのため、共通電極 3 と第 1 画素

50

電極 4 とが不透明電極の場合は、 E_z / E_x が小さい領域のみを光が透過し、一方、上記三つの電極が透明電極である場合には、 E_z / E_x が小さい領域も大きい領域も透過する。その結果として、透明電極を用いた方が不透明電極に用いた場合よりも光の透過する領域での E_z / E_x の平均値、すなわち、実効的な E_z / E_x が大きい。

【0087】

そのため、共通電極 3 と第 1 画素電極 4 と第 2 画素電極 5 に与える電位比は実施例 1 と異なるが、実施例 1 と同様な方法で電位比を調整することで、実施例 1 と同様に駆動電圧の変化に伴う色調変化を抑制することができる。

【0088】

〔実施例 3〕

本発明による液晶表示装置の実施例 3 は、図 10 に示すように、第 2 画素電極 5 が共通電極 3 に重畳し、共通電極 3 および第 1 画素電極 4 と同じ材質であるクロムモリブデンによって作製されている以外は実施例 1 の液晶表示装置と同じである。

【0089】

本実施例では、第 2 画素電極 5 を透明電極で作製しなくとも、開口率が低下しないため、電極の材質選択の融通性が高い。

【0090】

なお、第 2 画素電極 5 が第 1 画素電極 4 に重畳している場合にも、同様の効果が得られる。

【0091】

〔実施例 4〕

本発明による液晶表示装置の実施例 4 は、図 11 に示すように、第 2 画素電極 5 の電極幅が、重畳している共通電極 3 の幅以下であること以外は実施例 3 の液晶表示装置と同じである。

【0092】

本実施例によれば、実施例 3 に比較して、製造工程のマスクずれによって、第 2 画素電極 5 と共通電極 3 との位置が多少ずれた場合においても、開口率の低下が抑制される。

【0093】

〔実施例 5〕

本発明による液晶表示装置の実施例 5 は、図 12 に示すように、第 2 画素電極 5 の電極幅が、重畳している共通電極 3 の幅を超えており、第 2 画素電極 5 の材質が ITO であること以外は実施例 3 の液晶表示装置と同じである。

【0094】

本実施例によれば、実施例 3 に比較して、縦電界成分を得やすくなり、色調の調整範囲が広がる。

【0095】

〔実施例 6〕

本発明の実施例 6 の構成を、図 13 を用いて説明する。図 13 (b) は基板 1 上の画素 41 の構成を説明する俯瞰図であり、図 13 (a) は図 13 (b) の A-A 断面の断面図である。

【0096】

本発明による液晶表示装置の実施例 6 は、図 13 に示すように基板 1 上の画素構成以外は実施例 1 の液晶表示装置と同じである。

【0097】

図 13 (b) に示すように、複数の第 1 画素電極 4 は第 1 接続部を介して接続され、複数の第 2 画素電極 5 は第 2 接続部を介して接続され、複数の第 1 画素電極 4 および第 1 接続部と、複数の第 2 画素電極 5 および第 2 接続部とは重畳していない。

【0098】

そのため、図 13 (a) に示すように、第 1 画素電極 4 と第 2 画素電極 5 とが同層に配置することができる。

10

20

30

40

50

【0099】

さらに、第1画素電極4と第2画素電極5と第1信号線22aと第2信号線22bとが同層であり、共通電極3と走査電線21とが同層に配置される。

【0100】

本実施例によれば、実施例1に比較して、絶縁層数を低減することができ、製造工程のフォトリソグラフィーの回数を低減することができる。

【0101】

〔実施例7〕

本発明の実施例7構成を、図14を用いて説明する。図14(b)は基板1上の画素41の構成を説明する俯瞰図であり、図14(a)は図14(b)のA-A断面の断面図である。

10

【0102】

本発明による液晶表示装置の実施例7は、図14に示すように、第2画素電極5が絶縁膜6cを介して第1画素電極4や共通電極3よりも下層に配置され、第2画素電極5が共通電極3と第1画素電極4とに重畳していること以外は実施例1の液晶表示装置と同じである。

【0103】

本実施例によれば、実施例1に比較して、製造工程においてマスクのズレが生じた場合にも、電界分布の変化が小さく、マスクのズレの影響を受けにくい。

【0104】

20

なお、共通電極3および第1画素電極4および第2画素電極5のすべてが、ITOなどの透明導電性材料で形成される場合にも、本発明が適用できることはいうまでもない。

【0105】

〔実施例8〕

本発明の実施例8の構成を、図15を用いて説明する。図15(b)は基板1上の画素41の構成を説明する俯瞰図であり、図15(a)は図15(b)のA-A断面の断面図である。

【0106】

本発明による液晶表示装置の実施例8は、図15に示すように、共通電極3は第1画素電極4と第2画素電極5との間にあり、材質はITOである。第1画素電極4と第2画素電極5の材質はクロムモリブデンである。それ以外は実施例1の液晶表示装置と同じである。

30

【0107】

電界分布は、共通電極3と第1画素電極4と第2画素電極5とに与えられる電位の比を調整することによって、制御できる。ここで、共通電極3と第1画素電極4と第2画素電極5とに与えられる電位の比を調整したときの電界分布について図16を用いて説明する。図16(a)は、共通電極3と第1画素電極4と第2画素電極5に、0.0:1.0:1.0の比で電位を与えたときの電界分布を示している。同様に、図16(b)は、共通電極3と第1画素電極4と第2画素電極5に、0.0:1.0:0.6の比で電位を与えたときの電界分布を示している。ここで、図16(a)より図16(b)の方が、縦電界成分の割合が大きくなっている。すなわち、電界分布の調整が可能である。

40

【0108】

このように、本実施例では、第1画素電極4に与える電位と第2画素電極5に与える電位とを異ならせ、共通電極3の長手方向の中心線に対する電界分布の対称性を崩すことによって、縦電界成分と横電界成分とを調整する。

【0109】

本実施例では、共通電極3と第1画素電極4と第2画素電極5とに与えられる電位比は次のようにして決定される。第2画素電極5の電位を第1画素電極4の電位と等しくしながら、駆動電圧を変化させ、もっとも青味がかかる駆動電圧を求める。そのときに所望の白が得られるように、液晶の屈折率異方性と液晶層のギャップを調整する。次に、駆動電圧を

50

変化させながら、所望の白が得られるように、信号制御回路 36 によって第 2 画素電極 5 に与える電位を調整する。このとき、第 1 画素電極 4 と第 2 画素電極 5 とに与えられる電位が異なり、縦電界成分と横電界成分との比が調整される。このようにして、色度の階調依存性を抑制することができる。

【0110】

〔実施例 9〕

本発明の実施例 9 の構成を、図 17 を用いて説明する。図 17 (b) は基板 1 上の画素 41 の構成を説明する俯瞰図であり、図 17 (a) は図 17 (b) の A - A 断面の断面図である。

【0111】

本発明による液晶表示装置の実施例 9 は、図 17 に示すように基板 1 上の画素構成以外は実施例 8 の液晶表示装置と同じである。

【0112】

図 17 (b) に示すように、複数の第 1 画素電極 4 は第 1 接続部を介して接続され、複数の第 2 画素電極 5 は第 2 接続部を介して接続され、複数の第 1 画素電極 4 および第 1 接続部と、複数の第 2 画素電極 5 および第 2 接続部とは重畳していない。

【0113】

そのため、図 17 (a) に示すように、第 1 画素電極 4 と第 2 画素電極 5 とが同層に配置することができる。

【0114】

さらに、第 1 画素電極 4 と第 2 画素電極 5 と第 1 信号線 22 a と第 2 信号線 22 b とが同層であり、共通電極 3 と走査電線 21 とが同層に配置される。

【0115】

本実施例によれば、実施例 8 に比較して、絶縁層数を低減することができ、製造工程のフォトリソグラフィーの回数を低減することができる。

【0116】

〔実施例 10〕

本発明の実施例 10 の構成を、図 18 を用いて説明する。図 18 (b) は基板 1 上の画素 41 の構成を説明する俯瞰図であり、図 18 (a) は図 18 (b) の A - A 断面の断面図である。

【0117】

本発明による液晶表示装置の実施例 10 は、図 18 に示すように、共通電極 3 が絶縁膜 6 c を介して第 1 画素電極 4 や第 2 画素電極 5 よりも下層に配置され、共通電極 3 が共通電極 3 と第 2 画素電極 5 とに重畳していること以外は実施例 8 の液晶表示装置と同じである。

【0118】

本実施例によれば、実施例 8 に比較して、製造工程においてマスクのズレが生じた場合にも、電界分布の変化が小さく、マスクのズレの影響を受けにくい。

【0119】

また、共通電極 3 が第 1 画素電極 4 や第 2 画素電極 5 よりも下層に配置されているため、ボトムゲート構造の TFT を作製する場合に、共通電極 3 と走査線 21 とを同層に作製することができる、実施例 7 に比較して、基板 1 上の構成の作製が容易になる。

【0120】

なお、共通電極 3 および第 1 画素電極 4 および第 2 画素電極 5 のすべてが、ITO などの透明導電性材料で形成される場合にも、本発明が適用できることはいうまでもない。

【0121】

〔実施例 11〕

本発明の実施例 11 の構成を、図 19 を用いて説明する。図 19 (b) は基板 1 上の画素 41 の構成を説明する俯瞰図であり、図 19 (a) は図 19 (b) の A - A 断面の断面

10

20

30

40

50

図である。

【0122】

本発明による液晶表示装置の実施例11は、図19に示すように基板1上の画素構成以外は実施例10の液晶表示装置と同じである。

【0123】

図19(b)に示すように、複数の第1画素電極4は第1接続部を介して接続され、複数の第2画素電極5は第2接続部を介して接続され、複数の第1画素電極4および第1接続部と、複数の第2画素電極5および第2接続部とは重畳していない。

【0124】

そのため、図19(a)に示すように、第1画素電極4と第2画素電極5とが同層に配置することができる。 10

【0125】

さらに、第1画素電極4と第2画素電極5と第1信号線22aと第2信号線22bとが同層であり、共通電極3と走査電線21とが同層に配置される。

【0126】

本実施例によれば、実施例10に比較して、絶縁層数を低減することができ、製造工程のフォトリソグラフィーの回数を低減することができる。

【0127】

〔実施例12〕

本発明による液晶表示装置の実施例12は、図20に示すように、共通電極3が基板2上に備えられ、第1画素電極4と第2画素電極5に重畳していること以外は実施例7の液晶表示装置と同じである。 20

【0128】

本実施例のように、電極が基板1および基板2上にある場合でも、基板1上の全ての電極に渡って重畳するように基板2上の電極を配置すれば、基板1と基板2との間に合わせズレが生じた場合にも、液晶に印加される電界分布の変化がない。そのため、液晶表示装置ごとに電極に与える電位の調整をすることなく、所望の白を得ることが可能である。

【0129】

本実施例では、各電極に与える電位の比は以下のようにして調整する。共通電極3と第1画素電極4と第2画素電極5との電位比を $(x_1 + x_2) / 2 : x_1 : x_2$ に保ちながら、 30
第1画素電極4と第2画素電極5との電位差 $(x_1 - x_2)$ を大きくする。(ここで、 x_1 : 第1画素電極4の電位、 x_2 : 第2画素電極5の電位)。このとき、もっとも青味がかかる第1画素電極4と第2画素電極5との電位差を求める。そのときに所望の白が得られるように、液晶の屈折率異方性と液晶層のギャップを調整する。次に、第1画素電極4と第2画素電極5との電位差を変化させながら、所望の白が得られるように、信号制御回路36によって共通電極3と第1画素電極4と第2画素電極5との電位比を調整する。例えば、電位比を $x_1 : x_1 : x_2$ とすると縦電界成分が増大する。このようにして、色調の階調依存性を抑制することが出来る。

【0130】

〔実施例13〕 40

本発明による液晶表示装置の実施例13は、図21に示すように、第2画素電極5上に、厚みが2 μ mの誘電体9が配置されていること以外は実施例12の液晶表示装置と同じである。

【0131】

本実施例によれば、実施例12に比較して、等電位線13が示すように液晶層の横電界成分が増大し、透過率の向上を図ることができる。

【0132】

また、誘電体9はカラーフィルターや平坦化膜であっても本発明の効果は得られる。

【0133】

〔実施例14〕 50

本発明による液晶表示装置の実施例 1 4 は、図 2 2 に示すように、第 2 画素電極 5 に重畳する部分に誘電体 9 を貫通する凹部 9 が設けられていること以外は実施例 1 3 の液晶表示装置と同じである。

【0134】

凹部 9 のあるところのみに電極があると捉えることができるため、凹部を任意の形状に加工することによって、任意の形状の電極を作製した場合と同様の電界分布を得ることができる。

【0135】

本実施例では、画素の中央付近に誘電体 9 に凹部 9 が設けられている。これは、画素の中央付近にのみ共通電極 3 が配置されている場合と同等であり、液晶の立ち上がりの方向は、この凹部の位置に向かう。そのため、全方向にわたって液晶が立ち上がり、視野角特性が向上する。

10

【0136】

ここで、各電極への電位の与え方について整理する。

【0137】

従来の IPS 表示モードでは、駆動電圧の増大に伴って、色調が単調に黄味方向に変化する。そのため、駆動電圧が最大ときには液晶を立ち上がらせる必要はない。したがって、実施例 1 の構成を持つ液晶表示装置においては、駆動電圧が最小のときに従来の IPS 表示モードに近い電界分布が得られるように、第 2 画素電極 5 に与える電位を第 1 画素電極 4 と共通電極 3 に与える電位の平均値にすればよい。逆に、駆動電圧の増大に伴って色調が単調に青味方向に変化する場合には、駆動電圧が最大ときに、第 2 画素電極 5 に与える電位を第 1 画素電極 4 と共通電極 3 に与える電位の平均値にすればよい。

20

【0138】

実施例 2 および 7 の構成をもつ液晶表示装置においても、第 2 画素電極 5 に与えられる電位が第 1 画素電極 4 と共通電極 3 に与える電位の平均値になるとき、従来の IPS 表示モードに近い電界分布が得られるので、同様に、駆動電圧が最大あるいは最小のときに、第 2 画素電極 5 に与える電位を第 1 画素電極 4 と共通電極 3 に与える電位の平均値にすればよい。

【0139】

同様に、実施例 3 ないし 5 の構成を持つ液晶表示装置においては、駆動電圧が最大あるいは最小のときに、従来の IPS 表示モードに近い電界分布が得られるように、第 2 画素電極 5 に与える電位を、第 2 画素電極 5 の重畳している第 1 画素電極 4 あるいは共通電極 3 のどちらか一方の電極に与えられる電位にほぼ等しくすればよい。

30

【0140】

同様に、実施例 8 および 1 1 の構成を持つ液晶表示装置においては、駆動電圧が最大あるいは最小のときに、従来の IPS 表示モードに近い電界分布が得られるように、第 2 画素電極 5 に与えられる電位を第 1 画素電極に与えられる電位に等しくすればよい。

【0141】

同様に、実施例 1 2 ないし 1 4 の構成を持つ液晶表示装置においては、第 1 画素電極 4 に与えられる電位と第 2 画素電極 5 に与えられる電位との差が最大あるいは最小のときに、従来の IPS 表示モードに近い電界分布が得られるように、共通電極 3 に与えられる電位を第 1 画素電極 4 に与えられる電位と第 2 画素電極 5 に与えられる電位のほぼ平均値にすればよい。

40

【0142】

【発明の効果】

本発明によれば、共通電極と第 1 画素電極と第 2 画素電極とによって、液晶に印加される電界の分布を調整することができ、それによって色調を調整することができ、駆動電圧の変化に伴う色調変化の少ない液晶表示装置を提供することができる。

【図面の簡単な説明】

【図 1】本発明による液晶表示装置の実施例 1 の画素断面構成を示す図である。

50

【図 2】従来の液晶表示装置の画素断面構成を示す図である。

【図 3】本発明による液晶表示装置の実施例 1 の画素構成を示す図である。

【図 4】本発明による液晶表示装置の実施例 1 の構成を示す図である。

【図 5】本発明による液晶表示装置の実施例 1 における画素部分の電界分布制御を説明する図である。

【図 6】本発明による液晶表示装置の実施例 1 における色調の駆動電圧依存性を示す図である。

【図 7】従来の液晶表示装置の画素構成を示す図である。

【図 8】従来の液晶表示装置の構成を示す図である。

【図 9】従来の液晶表示装置における色調の駆動電圧依存性を示す図である。

10

【図 10】本発明による液晶表示装置の実施例 3 の画素断面構成を示す図である。

【図 11】本発明による液晶表示装置の実施例 4 の画素断面構成を示す図である。

【図 12】本発明による液晶表示装置の実施例 5 の画素断面構成を示す図である。

【図 13】本発明による液晶表示装置の実施例 6 の画素構成を示す図である。

【図 14】本発明による液晶表示装置の実施例 7 の画素構成を示す図である。

【図 15】本発明による液晶表示装置の実施例 8 の画素構成を示す図である。

【図 16】本発明による液晶表示装置の実施例 8 における画素部分の電界分布制御を説明する図である。

【図 17】本発明による液晶表示装置の実施例 9 の画素構成を示す図である。

【図 18】本発明による液晶表示装置の実施例 10 の画素構成を示す図である。

20

【図 19】本発明による液晶表示装置の実施例 11 の画素構成を示す図である。

【図 20】本発明による液晶表示装置の実施例 12 の画素断面構成を示す図である。

【図 21】本発明による液晶表示装置の実施例 13 の画素断面構成を示す図である。

【図 22】本発明による液晶表示装置の実施例 14 の画素構成を示す図である。

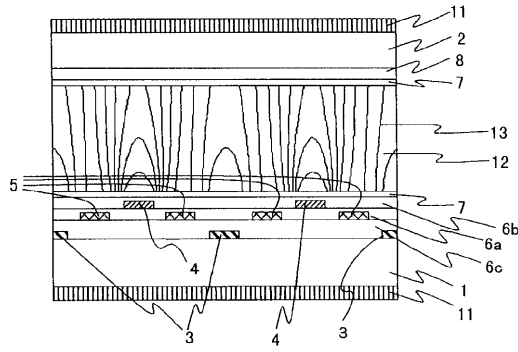
【符号の説明】

1, 2 ... 基板、3 ... 共通電極、4 ... 第 1 画素電極、5 ... 第 2 画素電極、6, 6a, 6b, 6c ... 絶縁膜、7 ... 配向膜、8 ... カラーフィルター、9 ... 誘電体、9 ... 凹部、11 ... 偏光板、12 ... 液晶層、13 ... 等電位線、21 ... 走査線、21a ... 第 1 走査線、21b ... 第 2 走査線、22 ... 信号線、22a ... 第 1 信号線、22b ... 第 2 信号線、23 ... アモルファスシリコン、24 ... TFT、24a ... 第 1 TFT、24b ... 第 2 TFT、32 ... 第 1 信号ドライバ、33 ... 第 2 信号ドライバ、34 ... 共通電極ドライバ、36 ... 信号制御回路、37 ... 表示制御装置、41 ... 画素。

30

【図 1】

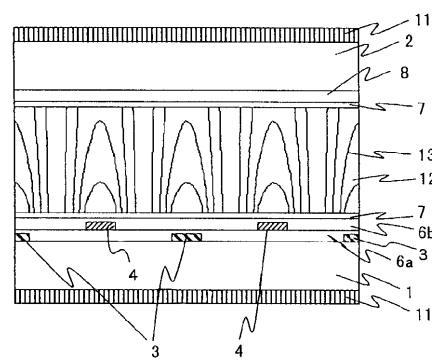
図 1



1, 2...基板 3...共通電極 4...第1画素電極 5...第2画素電極
6a, 6b, 6c...絶縁膜 7...配向膜 8...カラーフィルター 11...偏光板
12...液晶層 13...等電位線

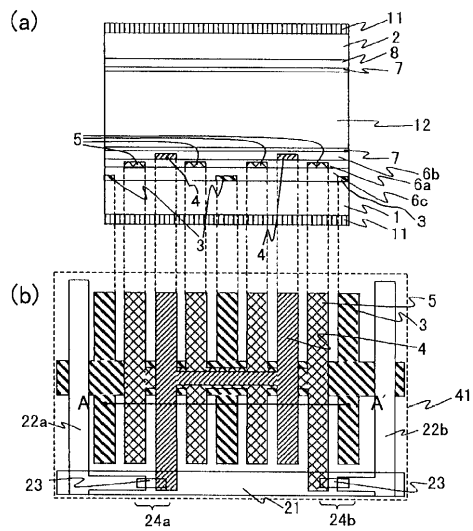
【図 2】

図 2



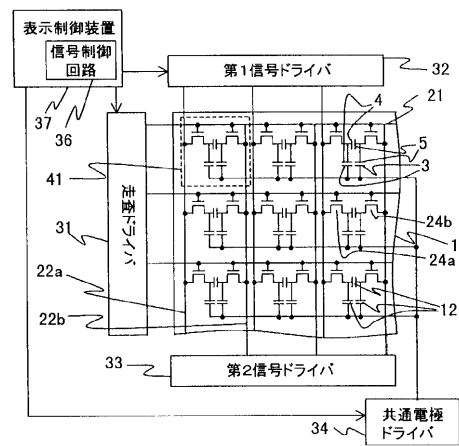
【図 3】

図 3



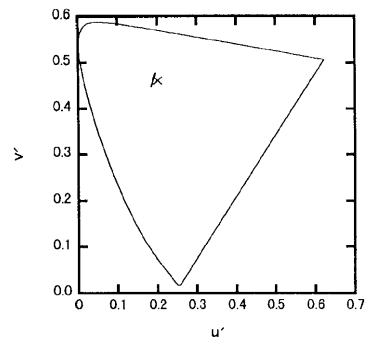
【図 4】

図 4



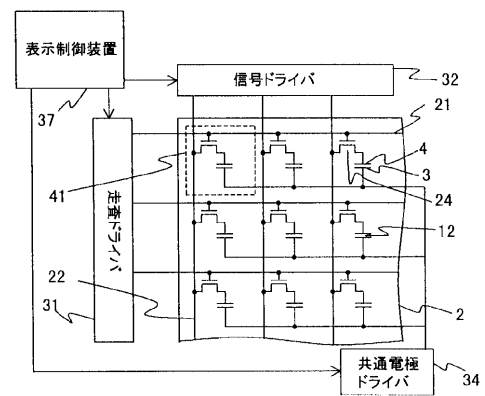
【 図 6 】

Figure 6

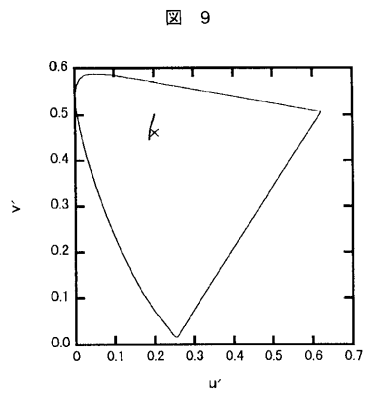


【 図 8 】

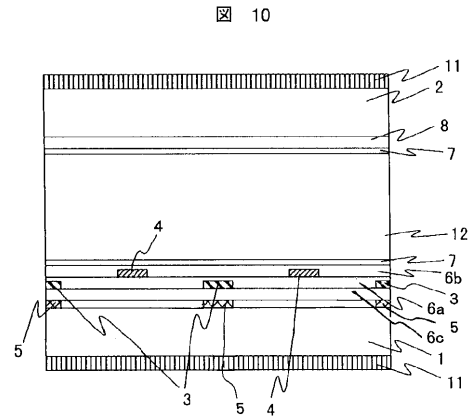
8



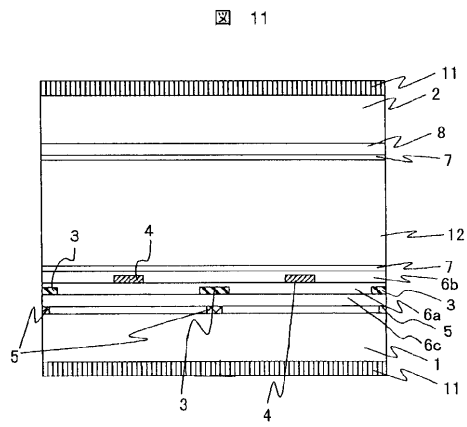
【図 9】



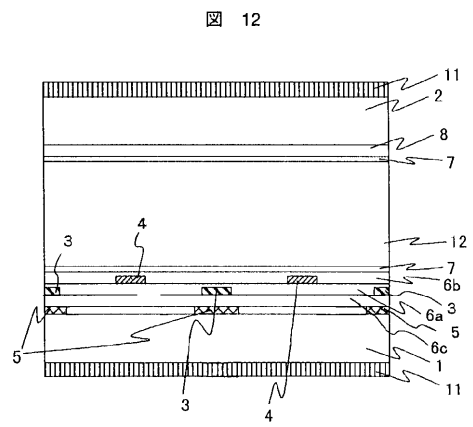
【図 10】



【図 11】

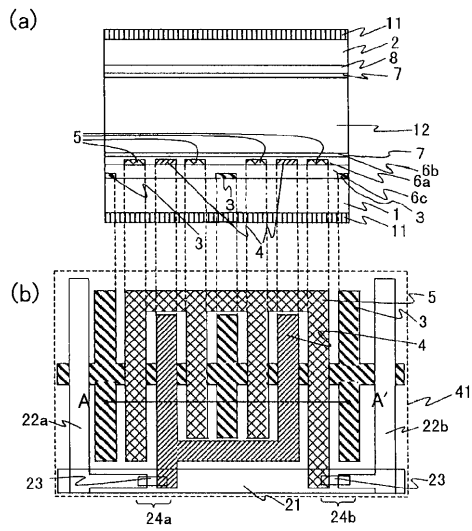


【図 12】



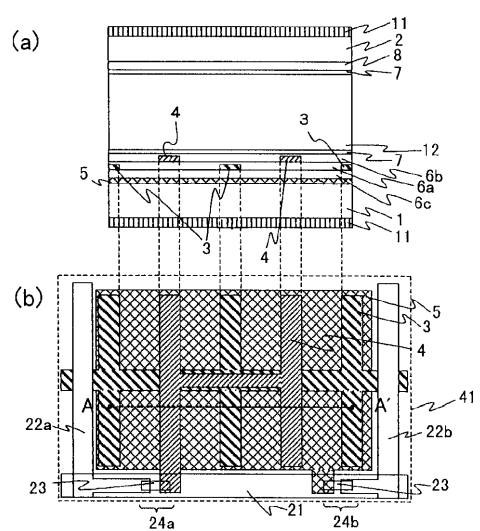
【 図 1 3 】

13



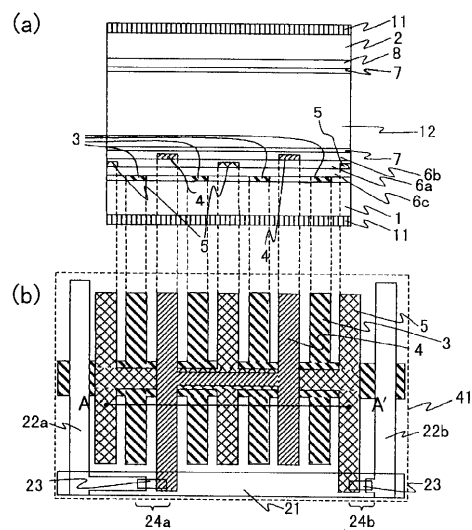
【 図 1 4 】

图 14



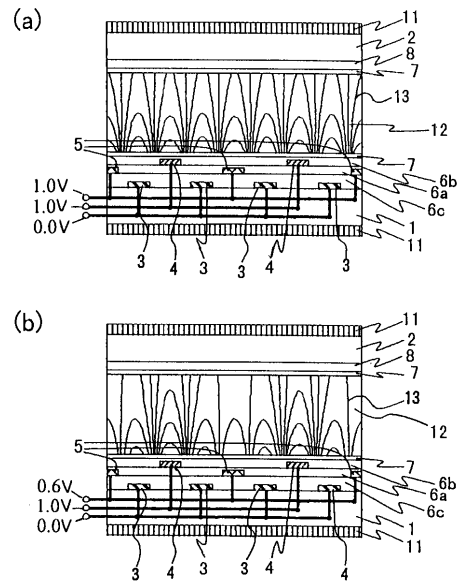
【 図 1 5 】

15



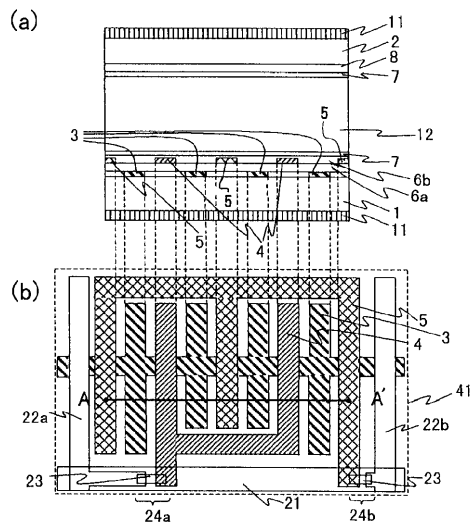
【 図 1 6 】

Figure 16 is a schematic diagram of a mechanical assembly. It features a central vertical shaft. A horizontal arm is attached to the upper portion of the shaft, extending to the right. The arm has a curved, hook-like end. Below the shaft, there are two large, curved, bowl-shaped components, one on each side. The entire assembly is mounted on a base. Various parts are labeled with letters and numbers, including 'A', 'B', 'C', 'D', 'E', 'F', 'G', 'H', 'I', 'J', 'K', 'L', 'M', 'N', 'O', 'P', 'Q', 'R', 'S', 'T', 'U', 'V', 'W', 'X', 'Y', 'Z', '1', '2', '3', '4', '5', '6', '7', '8', '9', '10', '11', '12', '13', '14', '15', '16', '17', '18', '19', '20', '21', '22', '23', '24', '25', '26', '27', '28', '29', '30', '31', '32', '33', '34', '35', '36', '37', '38', '39', '40', '41', '42', '43', '44', '45', '46', '47', '48', '49', '50', '51', '52', '53', '54', '55', '56', '57', '58', '59', '60', '61', '62', '63', '64', '65', '66', '67', '68', '69', '70', '71', '72', '73', '74', '75', '76', '77', '78', '79', '80', '81', '82', '83', '84', '85', '86', '87', '88', '89', '90', '91', '92', '93', '94', '95', '96', '97', '98', '99', '100'.



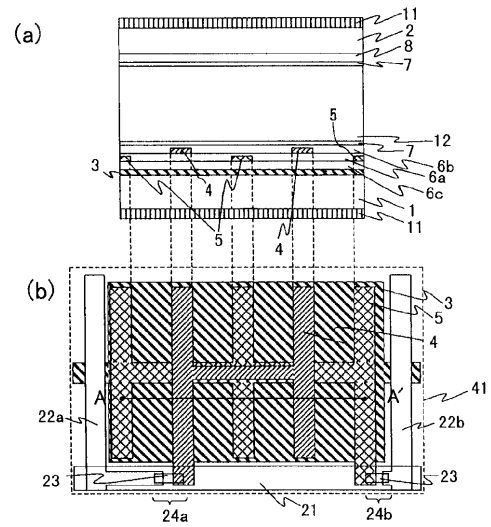
【図 17】

図 17



【図 18】

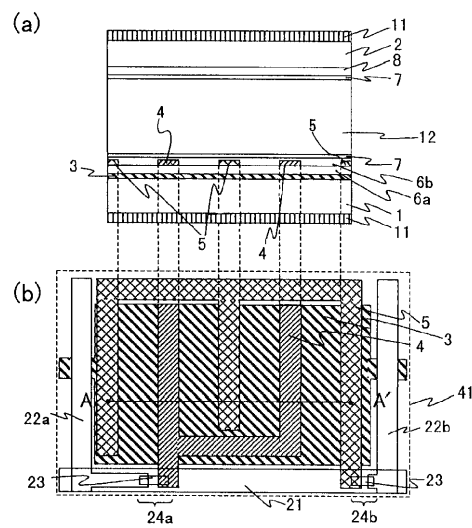
図 18



22a...第1信号線 23...アモルファスシリコン
24a...第1TFT 24b...第2TFT

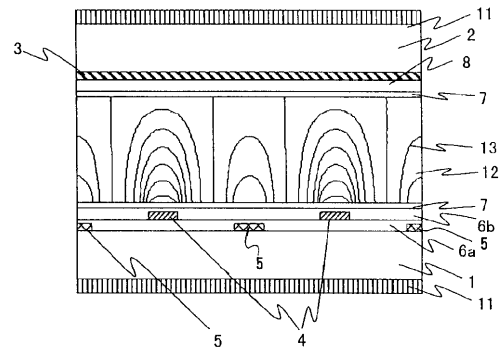
【図 19】

図 19



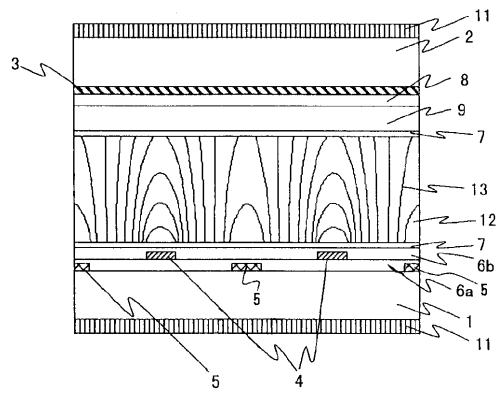
【図 20】

図 20



【図 2 1】

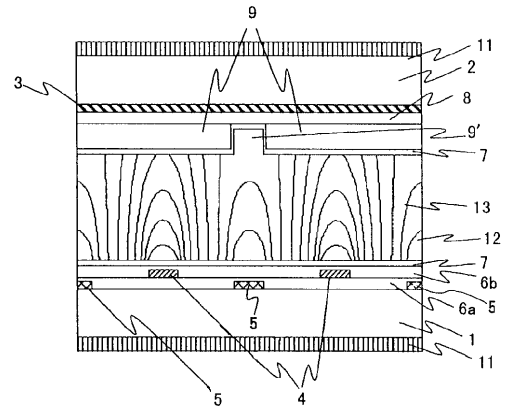
図 21



9...誘電体

【図 2 2】

図 22



9'...凹部

フロントページの続き

(72)発明者 内海 夕香

茨城県日立市大みか町七丁目 1 番 1 号

株式会社 日立製作所 日立研究所内

審査官 福島 浩司

(56)参考文献 特開平 1 1 - 2 1 2 1 0 7 (J P , A)

特開平 1 1 - 3 5 2 5 0 4 (J P , A)

特開平 1 0 - 3 1 9 4 3 4 (J P , A)

特開平 0 8 - 1 7 9 3 6 8 (J P , A)

特開平 0 9 - 2 4 4 0 4 6 (J P , A)

(58)調査した分野(Int.Cl. , D B 名)

G02F 1/1343

G02F 1/133

专利名称(译)	液晶表示装置		
公开(公告)号	JP3788259B2	公开(公告)日	2006-06-21
申请号	JP2001094550	申请日	2001-03-29
[标]申请(专利权)人(译)	株式会社日立制作所		
申请(专利权)人(译)	株式会社日立制作所		
当前申请(专利权)人(译)	株式会社日立制作所		
[标]发明人	青山 哲也 小村 真一 内海 夕香		
发明人	青山 哲也 小村 真一 内海 夕香		
IPC分类号	G02F1/1343 G02F1/133		
CPC分类号	G02F1/134363		
FI分类号	G02F1/1343 G02F1/133.505		
F-TERM分类号	2H092/GA14 2H092/GA17 2H092/GA21 2H092/HA04 2H092/HA06 2H092/JA24 2H092/JA26 2H092/JB58 2H092/KA18 2H092/KB22 2H092/NA01 2H092/NA07 2H092/NA27 2H092/NA29 2H092/PA08 2H092/PA11 2H093/NC02 2H093/NC34 2H093/ND09 2H093/ND22 2H093/ND53 2H093/NE02 2H093/NE03 2H093/NE06 2H193/ZA04 2H193/ZA19 2H193/ZD32 2H193/ZF02 2H193/ZF37 2H193/ZP02 2H193/ZP03 2H193/ZQ16		
审查员(译)	福島 浩二		
其他公开文献	JP2002296608A		
外部链接	Espacenet		

摘要(译)

要解决的问题：提供一种液晶显示装置，其包括防止由驱动电压的变化引起的色调变化的新系统。解决方案：液晶显示装置包括基板1，与基板1相对放置的基板2，放置在基板1和2之间的液晶层12以及构成显示部分的像素41。每个像素41包括第一像素电极4，第二像素电极5和对应于第一和第二像素电极的公共电极3。

