

(19) 日本国特許庁 (JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2007-334358
(P2007-334358A)

(43) 公開日 平成19年12月27日(2007.12.27)

(51) Int.Cl.	F 1			テーマコード (参考)
G02F 1/1345 (2006.01)	GO2F	1/1345		2H092
G09G 3/36 (2006.01)	GO9G	3/36		2H093
G09G 3/20 (2006.01)	GO9G	3/20	611A	5C006
G02F 1/1368 (2006.01)	GO9G	3/20	691D	5C080
G02F 1/133 (2006.01)	GO9G	3/20	680H	

審査請求 未請求 請求項の数 12 O.L. (全 17 頁) 最終頁に続く

(21) 出願番号	特願2007-156106 (P2007-156106)	(71) 出願人	390019839 三星電子株式会社 Samsung Electronics Co., Ltd. 大韓民国京畿道水原市靈通区梅灘洞 416
(22) 出願日	平成19年6月13日 (2007. 6. 13)		
(31) 優先権主張番号	10-2006-0052959		
(32) 優先日	平成18年6月13日 (2006. 6. 13)		
(33) 優先権主張国	韓国 (KR)	(74) 代理人	100094145 弁理士 小野 由己男
		(74) 代理人	100106367 弁理士 稲積 朋子
		(72) 発明者	季 起 讀 大韓民国忠清南道天安市斗井洞セグアンエ ヌリビル2次204号 F ターム (参考) 2H092 GA59 GA62 JA24 NA07 PA06 2H093 NA16 NC11 NC34 NC35 NC51 NC72 ND22 NE07
			最終頁に続く

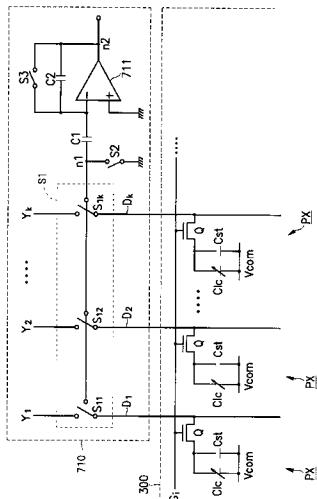
(54) 【発明の名称】 液晶表示装置及びその駆動方法

(57) 【要約】

【課題】画素の開口率を高く維持したまま、感知素子を一体化できる液晶表示装置を提供する。

【解決手段】本発明による表示装置では、第1スイッチング素子がデータ線をデータ駆動部と感知信号生成部とのいずれかに選択的に接続する。第1スイッチング素子がデータ線を感知信号生成部に接続する期間では、感知信号生成部がデータ線を通して各画素の液晶キャパシタの静電容量の変化を感知して感知信号を生成する。感知信号生成部は好ましくはスイッチトキャパシタ増幅器を含む。第1スイッチング素子はデータ線をスイッチトキャパシタ増幅器の入力端に接続する。そのとき、液晶キャパシタの静電容量の変化に伴ってスイッチトキャパシタ増幅器の入力端の電圧が変化する。スイッチトキャパシタ増幅器はその入力端の電圧変化を増幅し、感知信号として出力する。

【選択図】図 3



【特許請求の範囲】**【請求項 1】**

データ線、

ゲート線、

前記データ線と前記ゲート線とに接続されているスイッチングトランジスタ、及び、前記スイッチングトランジスタに接続され、前記スイッチングトランジスタを通じて前記データ線から供給されるデータ電圧によって充電される液晶キャパシタ、を含む画素、

前記データ線に対してデータ電圧を印加するデータ駆動部、

前記ゲート線に対してゲート信号を印加するゲート駆動部、

前記データ線を通して前記液晶キャパシタの静電容量の変化を感知して感知信号を生成する感知信号生成部、並びに、

前記データ線を前記データ駆動部と前記感知信号生成部とのいずれかに選択的に接続する第1スイッチング素子、

を有する液晶表示装置。

【請求項 2】

前記感知信号生成部がスイッチトキャパシタ増幅器を含む、請求項1に記載の液晶表示装置。

【請求項 3】

前記スイッチトキャパシタ増幅器が、

入力端、

第1入力端子、第2入力端子、及び出力端子を含む増幅器、

前記入力端と前記増幅器の第1入力端子との間に接続されている第1キャパシタ、

前記増幅器の第1入力端子と出力端子との間に接続されている第2キャパシタ、

前記入力端を所定の基準電源に選択的に接続する第2スイッチング素子、並びに、

前記増幅器の第1入力端子と出力端子との間を選択的に接続する第3スイッチング素子、

を含む、請求項2に記載の液晶表示装置。

【請求項 4】

前記第1スイッチング素子が前記データ線を前記感知信号生成部に接続する期間では、前記第1スイッチング素子が前記データ線を前記スイッチトキャパシタ増幅器の入力端に接続する、請求項3に記載の請求項液晶表示装置。

【請求項 5】

前記第1スイッチング素子が前記期間とは異なる期間では、前記データ線を前記データ駆動部に接続する、請求項4に記載の液晶表示装置。

【請求項 6】

前記スイッチトキャパシタ増幅器が、前記液晶キャパシタの静電容量の変化に伴う前記入力端の電圧変化を増幅して前記感知信号として出力する、請求項5に記載の液晶表示装置。

【請求項 7】

前記第1スイッチング素子が前記データ線を前記感知信号生成部に接続する期間が、一フレーム当たり複数回繰り返される、請求項5に記載の液晶表示装置。

【請求項 8】

前記画素が前記データ線と前記ゲート線との間にマトリックス状に配列され、

前記データ線のそれぞれが前記画素のマトリックスの各列に接続され、

前記ゲート線のそれぞれが前記画素のマトリックスの各行に接続され

前記ゲート駆動部が、前記ゲート線のうち、前記画素のマトリックスの特定の行に接続されたゲート線に対してゲート信号を印加するとき、前記第1スイッチング素子が前記データ線を前記感知信号生成部に接続する、

請求項1に記載の液晶表示装置。

【請求項 9】

10

20

30

40

50

第1スイッチング素子により、データ線をデータ駆動部に接続する段階、
液晶キャパシタを含む画素に対して前記データ駆動部から前記データ線を通してデータ電圧を印加する段階、

前記第1スイッチング素子により、前記データ線を前記データ駆動部から感知信号生成部に接続し直す段階、及び、

前記感知信号生成部により、前記データ線を通して前記液晶キャパシタの静電容量の変化を感知して感知信号を生成する段階、
を有する液晶表示装置の駆動方法。

【請求項 1 0】

前記感知信号生成部がスイッチトキャパシタ増幅器を含み、

前記スイッチトキャパシタ増幅器が、

入力端、

第1入力端子、第2入力端子、及び出力端子を含む増幅器、

前記入力端と前記増幅器の第1入力端子との間に接続されている第1キャパシタ、

前記増幅器の第1入力端子と出力端子との間に接続されている第2キャパシタ、

前記入力端を所定の基準電源に選択的に接続する第2スイッチング素子、並びに、

前記増幅器の第1入力端子と出力端子との間を選択的に接続する第3スイッチング素子

、

を含み、

前記データ線を前記感知信号生成部に接続し直す段階が、

前記第1スイッチング素子によって前記データ線を前記スイッチトキャパシタ増幅器の入力端に接続し、前記第2スイッチング素子によって前記入力端を前記基準電源から分離し、かつ、前記第3スイッチング素子によって前記増幅器の第1入力端子と出力端子との間を短絡させることで、前記液晶キャパシタから前記データ線を通して前記第1キャパシタに電荷を移動させる段階、

を含む、請求項 9 に記載の液晶表示装置の駆動方法。

【請求項 1 1】

前記感知信号を生成する段階が、

前記第1スイッチング素子によって前記データ線を前記スイッチトキャパシタ増幅器の入力端から前記データ駆動部に接続し直し、前記第2スイッチング素子によって前記入力端を前記基準電源に接続し、かつ、前記第3スイッチング素子を開放することで、前記第1キャパシタから前記第2キャパシタに電荷を移動させ、前記増幅器の出力端子の電圧変化を前記感知信号として出力する段階、

を含む、請求項 1 0 に記載の液晶表示装置の駆動方法。

【請求項 1 2】

前記感知信号を生成する段階の後に、前記第3スイッチング素子によって前記増幅器の第1入力端子と出力端子との間を短絡させることで、前記第2キャパシタを放電させて初期化する段階、を更に有する、請求項 1 1 に記載の液晶表示装置の駆動方法。

【発明の詳細な説明】

【技術分野】

【0 0 0 1】

本発明は液晶表示装置及びその駆動方法に関し、特に、タッチパネルが一体化された液晶表示装置及びその駆動方法に関する。

【背景技術】

【0 0 0 2】

液晶表示装置は、画素電極と共に通電極とを備えた二つの表示パネル、及び、それら二枚の表示パネルの間にあって、誘電率異方性を示す液晶層を含む。液晶表示装置は、画素電極と共に通電極との間に電圧を印加することによって液晶層に電場を生成する。この電場の強さに応じて液晶層を通過する光の透過率が変化する。従って、画素電極と共に通電極

10

20

30

40

50

との間の電圧を調節することによって各画素の輝度を調節できる。こうして、表示パネルに所望の画像が再現される。

【0003】

タッチパネルは、画面に表示された図形等に指、若しくはタッチペンなどで接触することにより、又は、画面上に指、若しくはタッチペンで文字を書き、若しくは絵を画くことにより、コンピュータなどの装置に所望の命令を入力するための装置である。タッチパネルは好ましくは液晶表示装置の画面上に接着され、画面に接触した使用者の指又はタッチペンなどの位置を検出し、その位置情報をコンピュータなどの装置に出力する。

【0004】

近年、液晶表示装置とタッチパネルとの一体化により、製造コストの更なる削減、製品の収率の更なる低減、液晶表示パネルの輝度の更なる向上、及び、製品の更なる薄型化が図られている。タッチパネル一体型の液晶表示装置では感知素子が液晶表示パネルに内蔵されている。感知素子は、使用者の指などが画面に加えた光又は圧力の変化を感知し、その変化を所定の信号に変換して出力する。感知素子からの出力信号に応じ、使用者の指などが画面に接触したか否か、更に、接触した場合はその位置が検出される。

【特許文献1】韓国特許出願公開第10-1986-0002044号明細書

【発明の開示】

【発明が解決しようとする課題】

【0005】

従来のタッチパネル一体型の液晶表示装置では、感知素子が画素の開口率の更なる向上を妨げている。感知素子はまた、製造コストや消費電力の更なる削減も困難にしている。

本発明の技術的課題は、画素の開口率を高く維持したまま、感知素子を一体化できる液晶表示装置、を提供することにある。

【課題を解決するための手段】

【0006】

本発明による表示装置は、データ線、ゲート線、画素、データ駆動部、ゲート駆動部、感知信号生成部、及び、第1スイッチング素子を有する。画素はスイッチングトランジスタと液晶キャパシタとを含む。スイッチングトランジスタはデータ線とゲート線とに接続されている。液晶キャパシタはスイッチングトランジスタに接続され、そのスイッチングトランジスタを通じてデータ線から供給されるデータ電圧によって充電される。感知信号生成部はデータ線を通して液晶キャパシタの静電容量の変化を感知して感知信号を生成する。第1スイッチング素子はデータ線をデータ駆動部と感知信号生成部とのいずれかに選択的に接続する。

【0007】

感知信号生成部は好ましくはスイッチトキャパシタ増幅器を含む。そのスイッチトキャパシタ増幅器は、入力端、増幅器、第1キャパシタ、第2キャパシタ、第2スイッチング素子、及び第3スイッチング素子を含む。増幅器は、第1入力端子、第2入力端子、及び出力端子を有する。第1キャパシタはその増幅器の第1入力端子とスイッチトキャパシタ増幅器の入力端との間に接続されている。第2キャパシタはその増幅器の第1入力端子と出力端子との間に接続されている。第2スイッチング素子はスイッチトキャパシタ増幅器の入力端と所定の基準電源との間を選択的に接続する。第3スイッチング素子は上記の増幅器の第1入力端子と出力端子との間を選択的に接続する。好ましくは、第1スイッチング素子がデータ線を感知信号生成部に接続する期間では、第1スイッチング素子がそのデータ線をスイッチトキャパシタ増幅器の入力端に接続する。それにより、スイッチトキャパシタ増幅器が、液晶キャパシタの静電容量の変化に伴う入力端の電圧変化を増幅して感知信号として出力する。第1スイッチング素子はその期間とは異なる期間では、そのデータ線をデータ駆動部に接続する。

【0008】

本発明による液晶表示装置では好ましくは、画素がデータ線とゲート線との間にマトリックス状に配列されている。各データ線は画素のマトリックスの各列に接続され、各ゲー

10

20

30

40

50

ト線は画素のマトリックスの各行に接続されている。好ましくは、ゲート駆動部が、画素のマトリックスの特定の行に接続されたゲート線に対してゲート信号を印加するとき、第1スイッチング素子がデータ線を感知信号生成部に接続する。

【0009】

本発明による上記の液晶表示装置は好ましくは次の順で駆動される：第1スイッチング素子により、データ線をデータ駆動部に接続する。画素に対してデータ駆動部からデータ線を通してデータ電圧を印加する。第1スイッチング素子により、データ線をデータ駆動部から感知信号生成部に接続し直す。感知信号生成部により、データ線を通して液晶キャパシタの静電容量の変化を感知して感知信号を生成する。

【0010】

感知信号生成部がスイッチトキャパシタ増幅器を含む場合、好ましくは、データ線を感知信号生成部に接続し直す段階が次の段階を含む。第1スイッチング素子によってデータ線をスイッチトキャパシタ増幅器の入力端に接続する。第2スイッチング素子によってスイッチトキャパシタ増幅器の入力端を基準電源から分離する。更に、第3スイッチング素子によって増幅器の第1入力端子と出力端子との間を短絡させる。それらの結果として、液晶キャパシタからデータ線を通して第1キャパシタに電荷を移動させる。

【0011】

感知信号生成部がスイッチトキャパシタ増幅器を含む場合、更に好ましくは、感知信号を生成する段階が次の段階を含む。第1スイッチング素子によってデータ線をスイッチトキャパシタ増幅器の入力端からデータ駆動部に接続し直す。第2スイッチング素子によってスイッチトキャパシタ増幅器の入力端を基準電源に接続する。更に、第3スイッチング素子を開放する。それらの結果として、第1キャパシタから第2キャパシタに電荷を移動させ、増幅器の出力端子の電圧変化を感知信号として出力する。

好ましくは、感知信号を生成する段階の後に、第3スイッチング素子によって増幅器の第1入力端子と出力端子との間を短絡させる。それにより、第2キャパシタを放電させて初期化する。

【発明の効果】

【0012】

本発明による表示装置では、液晶キャパシタが感知素子として利用可能である。それにより、画素の高い開口率を確保したまま、感知素子を表示装置に一体化できる。また、液晶キャパシタを感知素子として動作させる期間では、表示パネルにブラックの映像を表示させる。それにより、インパルス駆動の効果を与えることができる。

【発明を実施するための最良の形態】

【0013】

添付した図面を参照しながら、本発明の好ましい実施形態について、本発明の属する技術分野における通常の知識を有する者が容易に実施できるように詳細に説明する。

以下、本発明による表示装置の一実施形態である液晶表示装置について、図1及び図2を参照しながら詳細に説明する。図1はその液晶表示装置のブロック図であり、図2はその液晶表示装置に含まれる一つの画素の模式図である。

図1に示すように、本発明の一実施形態による液晶表示装置は、液晶表示パネルアセンブリ300、階調電圧生成部800、ゲート駆動部400、データ駆動部500、感知信号生成部700、感知信号読取部750、及び信号制御部600を含む。

【0014】

液晶表示パネルアセンブリ300は、図1に示されているように、複数の信号線 $G_1 \sim G_n$ 、 $D_1 \sim D_m$ と、マトリックス状に配列された複数の画素PXとを含む。更に、図2に示されているように、液晶表示パネルアセンブリ300は、互いに対向する下部表示パネル100と上部表示パネル200、及びそれらの間に挟まれている液晶層3を含む。

【0015】

信号線は、図1に示されているように、ゲート信号（“走査信号”とも言う）を伝達するn本（n>2）のゲート線 $G_1 \sim G_n$ と、データ電圧を伝達するm本（m>2）のデータ線 $D_1 \sim D_m$

10

20

30

40

50

とを含む。ゲート線 $G_1 \sim G_n$ は画素 PX のマトリックスの間をほぼ行方向に延びている。データ線 $D_1 \sim D_m$ は画素 PX のマトリックスの間をほぼ列方向に延びている。

【 0 0 1 6 】

各画素 PX は、図 2 に示されているように、スイッチング素子 Q、液晶キャパシタ Clc、及びストレージキャパシタ Cst を含む。尚、ストレージキャパシタ Cst は必要に応じて省略できる。

スイッチング素子 Q は好ましくは、下部表示パネル 100 に備えられている薄膜トランジスタなどの三端子素子である。スイッチング素子 Q の制御端子は i 番目 ($i = 1, 2, \dots, n$) のゲート線 G_i に接続され、入力端子は j 番目 ($j = 1, 2, \dots, m$) のデータ線 D_j に接続され、出力端子は液晶キャパシタ Clc 及びストレージキャパシタ Cst に接続されている。薄膜トランジスタは好ましくは多結晶シリコンや非晶質シリコンを含む。10

【 0 0 1 7 】

液晶キャパシタ Clc は、下部表示パネル 100 に備えられている画素電極 191 と上部表示パネル 200 に備えられている共通電極 270 との間の寄生容量である。液晶キャパシタ Clc では、画素電極 191 と共通電極 270 とが二つの端子として機能し、それら二つの電極 191、270 の間に挟まれた液晶層 3 の部分が誘電体として機能する。画素電極 191 は好ましくは、各画素 PX に一つずつ設けられ、同じ画素 PX のスイッチング素子 Q の出力端子に接続されている。画素電極 191 はそのスイッチング素子 Q を通してデータ線 D_j からデータ電圧を受ける。共通電極 270 は好ましくは上部表示パネル 200 の全面に形成され、外部から共通電圧 V_{com} を受ける。尚、図 2 とは異なり、共通電極 270 が下部表示パネル 100 に備えられても良い。その場合、二つの電極 191、270 のうち、少なくとも一つが線状又は棒状であっても良い。20

【 0 0 1 8 】

液晶キャパシタ Clc の静電容量は、使用者の指又はタッチペンなどの外部の物体が液晶表示パネルアセンブリ 300 の画面に接触するときに加えられる刺激に応じて変化する。この意味で、液晶キャパシタ Clc は可変キャパシタである。外部からの刺激としては外部の物体からの圧力が例に挙げられる。その圧力が液晶表示パネルアセンブリ 300 の画面の一部に加えられると、その部分では液晶キャパシタ Clc の二つの端子 191、270 の間の距離が変化する。その変化に応じ、その液晶キャパシタ Clc の静電容量が変化する。

【 0 0 1 9 】

ストレージキャパシタ Cst は液晶キャパシタ Clc の容量を補う。ストレージキャパシタ Cst は好ましくは、下部表示パネル 100 に備えられた信号線（図示せず）と画素電極 191 とが絶縁体を隔てて重なった部分から形成されている。その信号線に対しては外部から、共通電圧 V_{com} などの所定の電圧が印加される。ストレージキャパシタ Cst はその他に、画素電極 191 が絶縁体を隔てて前段のゲート線 G_{i-1} に重なった部分から形成されていても良い。30

【 0 0 2 0 】

液晶表示パネルアセンブリ 300 による色表示方式には、各画素 PX が個別に基本色の一つを表示する空間分割方式と、各画素 PX が時間的に交互に基本色を表示する時間分割方式とがある。基本色の空間的分布又は時間的变化の割合に応じて所望の色相が表現される。基本色の例としては、赤色、緑色、及び青色の三原色がある。図 2 は空間分割方式の一例である。各画素 PX では、画素電極 191 に対向する上部表示パネル 200 の領域に、基本色の一つを示すカラーフィルタ 230 が備えられている。尚、図 2 とは異なり、カラーフィルタ 230 が下部表示パネル 100 の画素電極 191 の上又は下に備えられていても良い。40

液晶表示パネルアセンブリ 300 の外面には更に偏光子（図示せず）が接着されている。

【 0 0 2 1 】

階調電圧生成部 800 は好ましくは、二組の階調電圧群を生成する。その一組は共通電圧 V_{com} に対して正の値を有し、他の一組は負の値を有する。各階調電圧と共通電圧 V_{com} との間の差が、各画素 PX の透過率に対応づけられている。階調電圧生成部 800 はデータ駆動部 500 に接続され、生成された各階調電圧群をデータ駆動部 500 に提供する。50

【 0 0 2 2 】

ゲート駆動部 400 は液晶表示パネルアセンブリ 300 のゲート線 $G_1 \sim G_n$ に接続されている。

ゲート駆動部400は信号制御部600からのゲート制御信号CONT1に従い、ゲート信号を各ゲート線G₁ ~ G_nに対して印加する。ゲート信号はゲートオン電圧V_{on}とゲートオフ電圧V_{off}との組み合わせから成る。各画素PXでは、ゲート信号のレベルがゲートオン電圧V_{on}であるときにスイッチング素子Qがターンオンし、ゲート信号のレベルがゲートオフ電圧V_{off}であるときにスイッチング素子Qがターンオフする。

【0023】

データ駆動部500は液晶表示パネルアセンブリ300のデータ線D₁ ~ D_mに接続されている。データ駆動部500は、信号制御部600からの映像信号DATに応じ、階調電圧生成部800から入力される階調電圧群の中から階調電圧を選択する。データ駆動部500は更に、信号制御部600からのデータ制御信号CONT2に従い、選択された階調電圧をデータ電圧として目標のデータ線D₁ ~ D_mに対して印加する。

10

【0024】

感知信号生成部700は好ましくは、データ駆動部500と液晶表示パネルアセンブリ300との間に形成され、液晶表示パネルアセンブリ300のデータ線D₁ ~ D_mに接続されている。感知信号生成部700は、各データ線D₁ ~ D_mを通し、好ましくは外部からの圧力による液晶キャパシタC_{1c}の静電容量の変化を感知し、感知されたその変化を増幅して感知信号を生成する。感知信号は好ましくはアナログ信号である。感知信号生成部500は好ましくは、データ駆動部500と共に一つの装置に統合されている。感知信号生成部500はその他に、データ駆動部500とは別のチップに形成されていても良い。感知信号生成部700の構造の詳細については後述する。

20

【0025】

感知信号読取部750は感知信号生成部700に接続され、感知信号生成部700から感知信号を受ける。感知信号読取部750は更に、感知信号から、液晶表示パネルアセンブリ300の画面に外部の物体が接触しているか否かを判断し、更に、接触している場合はその位置を読み取る。感知信号読取部750は好ましくは信号制御部600に内蔵される。

【0026】

図8に感知信号読取部750のブロック図を示す。感知信号読取部750は好ましくは、アナログ - デジタル変換器751、第1制御部760、第2制御部753、レジスタ部754、メモリ752、及びインターフェース部755を含む。

30

アナログ - デジタル変換器751は、感知信号生成部700からアナログの感知信号を受信し、デジタルの感知信号に変換する。ここで、デジタルの感知信号は好ましくは、直前に受信されたアナログの感知信号と新たに受信されたアナログの感知信号との間でのレベルの差に基づいて生成される。

【0027】

第1制御部760は好ましくは、メモリ761、データ分類部762、及び接触状態チェック部763を含む。これらは更に好ましくはハードワイヤードロジックから成る。第1制御部760が、感知信号読取部750の初期動作を制御する初期化部(図示せず)を更に含んでいても良い。データ分類部762はアナログ - デジタル変換器751からデジタルの感知信号を読み取り、その感知信号を縦感知信号と横感知信号とに分離する。ここで、縦感知信号は、元の感知信号を、対応するデータ線の位置に対応づけたデータであり、横感知信号は、元の感知信号を、その生成時にゲート信号が印加されていたゲート線の位置に対応づけたデータである。データ分類部762は更に、縦感知信号と横感知信号とをメモリ761に格納する。接触状態チェック部763は、少なくとも縦感知信号と横感知信号とのいずれかに基づき、液晶表示パネルアセンブリ300の画面に外部の物体が接触しているか否かを判断する。更に、接触が判断された場合はその接触の位置を縦感知信号と横感知信号との両方から読み取る。

40

【0028】

第2制御部753は好ましくはプロセッサ、更に好ましくはARMである。第2制御部753は所定の制御プログラムに従い、第1制御部760の動作を制御する。

レジスタ部754は各装置の動作状態を示すフラグなどを記憶する。

50

メモリ752は好ましくはフラッシュメモリであり、第2制御部753により実行される制御プログラムなどを記憶している。

インターフェース部755は好ましくはS P I (serial peripheral interface) から成る。インターフェース部755は、第1制御部760から出力される外部の物体の接触に関する情報や所定の制御信号を外部の装置に送出する。インターフェース部755は更に、外部の装置からデータや制御信号を受ける。

【0029】

信号制御部600は、外部のグラフィックコントローラ（図示せず）から入力映像信号R、G、B、及び入力制御信号を受信する。入力映像信号R、G、Bは各画素PXの輝度情報を含む。輝度情報では各画素PXの輝度が所定数（例えば、1024（=2¹⁰）、256（=2⁸）、又は64（=2⁶）個）の階調で表されている。入力制御信号の例としては、垂直同期信号Vsync、水平同期信号Hsync、メインクロックMCLK、及びデータ制御信号DEなどがある。信号制御部600は入力映像信号R、G、Bを液晶表示パネルアセンブリ300の動作条件に合うように適切に処理し、映像信号DATに変換する。信号制御部600は更に、入力映像信号R、G、Bと入力制御信号とに基づき、ゲート制御信号CONT1及びデータ制御信号CONT2を生成する。信号制御部600はその後、ゲート制御信号CONT1をゲート駆動部400に送出し、データ制御信号CONT2と映像信号DATとをデータ駆動部500に送出する。ゲート制御信号CONT1は好ましくは、走査信号の出力開始を指示する走査開始信号と、ゲートオン電圧Vonの出力周期を示すクロック信号とを含む。ゲート制御信号CONT1がその他に、ゲートオン電圧Vonの持続時間を示す出力イネーブル信号を更に含んでも良い。データ制御信号CONT2は好ましくは、各行の画素PXに対する映像信号DATの伝送開始を知らせる水平同期開始信号、データ線D₁～D_mに対するデータ電圧の印加のタイミングを示すロード信号、及びデータクロック信号を含む。データ制御信号CONT2がその他に、共通電圧Vcomに対するデータ電圧の極性（以下、単に“データ電圧の極性”と言う。）を反転させるタイミングを示す反転信号を更に含んでも良い。

【0030】

信号制御部600は更に、感知制御信号CONT3を生成して感知信号生成部700に送出する。感知制御信号CONT3は好ましくは、第1～第3スイッチング制御信号を含む。

信号制御部600は好ましくは、各駆動部400、500、700に対する制御動作を表示期間と感知期間とに分けて行う。表示期間では、信号制御部600はゲート駆動部400とデータ駆動部500とを制御し、液晶表示パネルアセンブリ300の画面に所定の映像を表示する。例えば、画面に、はい／いいえ等の選択肢を示す映像を表示する。一方、感知期間では、信号制御部600は感知信号生成部700を制御して感知信号を生成させる。感知信号読取部750はその感知信号に基づき、液晶表示パネルアセンブリ300の画面への外部の物体の接触を検知し、更にその接触の位置を検出する。特に、画面への接触によるデータの入力を使用者に促す場合、信号制御部600は表示期間と感知期間とを交互に設定し、又は幾つかの表示期間ごとに一回ずつ感知期間を設定する。

【0031】

各駆動部400、500、600、700、750、800は好ましくは、信号線G₁～G_n、D₁～D_m及びスイッチング素子Qなどと共に、液晶表示パネルアセンブリ300に集積化される。その他に、各駆動部400、500、600、700、750、800が少なくとも一つの集積回路チップに組み込まれ、液晶表示パネルアセンブリ300の上に直接実装され、可撓性印刷回路膜を用いたTCPで液晶表示パネルアセンブリ300に接着され、又は、液晶表示パネルアセンブリ300とは別の印刷回路基板の上に実装されていても良い。各駆動部400、500、600、700、750、800は単一のチップに集積化されても良い。その場合、それらの少なくとも一つ、又はそれらの少なくとも一つの回路素子が、そのチップに外付けされていても良い。

【0032】

以下、感知信号生成部700の構造の詳細について、図3及び図4を参照しながら説明する。図3は、感知信号生成部700を構成する回路の一つの単位と、それに接続されている画素との等価回路図である。図4は、図3に示されている回路を更に簡略化したものであ

10

20

30

40

50

る。

感知信号生成部700は、図3に示す単位回路710を複数個含む。単位回路710は好ましくはスイッチトキャパシタ増幅器であり、入力スイッチング部S1、入力キャパシタC1、放電スイッチング素子S2、帰還キャパシタC2、帰還スイッチング素子S3、及び演算増幅器711を含む。

【0033】

入力スイッチング部S1は好ましくは、k個($k \geq 1$)の入力スイッチング素子 $S_{1,1} \sim S_{1,k}$ を含む。各入力スイッチング素子 $S_{1,1} \sim S_{1,k}$ はk本のデータ線 $D_1 \sim D_k$ の一つを、データ駆動部500のk個の出力端子 $Y_1 \sim Y_k$ の一つ、及び第1接点n1のいずれかに接続する。k個の入力スイッチング素子 $S_{1,1} \sim S_{1,k}$ は、感知制御信号CONT3に含まれる第1スイッチング制御信号に従って同時に切り換えられる。それにより、k本のデータ線 $D_1 \sim D_k$ は同時にデータ駆動部500の出力端子 $Y_1 \sim Y_k$ に接続され、又は第1接点n1に接続される。

【0034】

入力キャパシタC1は、第1接点n1と演算増幅器711の反転入力端子との間に接続されている。放電スイッチング素子S2は第1接点n1と接地端子との間に接続され、感知制御信号CONT3に含まれる第2スイッチング制御信号に従って第1接点n1を接地する。それにより、入力キャパシタC1に蓄積された電荷が接地端子に放出される。帰還キャパシタC2は、演算増幅器711の出力端子である第2接点n2と演算増幅器711の反転入力端子との間に接続されている。帰還スイッチング素子S3は帰還キャパシタC2に並列に接続され、感知制御信号CONT3に含まれる第3スイッチング制御信号に従って帰還キャパシタC2の両端を短絡させ、帰還キャパシタC2を放電させる。演算増幅器711の非反転入力端子は接地されている。

以上の構成を利用し、演算増幅器711は、入力キャパシタC1を通して伝わる液晶キャパシタC1cの静電容量の変化に伴う両端電圧の変化を増幅し、感知信号として第2接点n2から出力する。その増幅動作の詳細については後述する。

【0035】

図3に示されている、感知信号生成部700に含まれる一つの単位回路710に接続されている複数の画素PXは、図4に示されている一つの画素PX'で代表される。特に、図3に示されている複数の液晶キャパシタC1cは、図4に示されている一つの液晶キャパシタC1c'で代表される。ここで、図4に示されている液晶キャパシタC1c'の静電容量は、図3に示されている複数の液晶キャパシタC1cの静電容量の合計に等しい。また、図3に示されている複数のストレージキャパシタCstも、図4に示されている一つのストレージキャパシタCst'で代表され、図3に示されている複数のスイッチング素子Qも、図4に示されている一つのスイッチング素子Q'で代表される。更に、図3に示されているk本のデータ線 $D_1 \sim D_k$ に接続されているk個の入力スイッチング素子 $S_{1,1} \sim S_{1,k}$ も、図4に示されている一つの入力スイッチング素子S1'で代表される。

【0036】

次に、上記の液晶表示装置の動作について詳細に説明する。

信号制御部600がまず、外部のグラフィックコントローラから入力映像信号R、G、B及び入力制御信号を受信する。信号制御部600はそのとき、入力映像信号R、G、Bを適切に処理して映像信号DATに変換する。信号制御部600は更に、入力映像信号R、G、Bと入力制御信号とに基づき、ゲート制御信号CONT1、データ制御信号CONT2、及び感知制御信号CONT3を生成する。信号制御部600はその後、表示期間では、ゲート制御信号CONT1をゲート駆動部400に送出し、データ制御信号CONT2と映像信号DATとをデータ駆動部500に送出する。信号制御部600はまた、感知期間では、感知制御信号CONT3を感知信号生成部700に送出する。

【0037】

表示期間では、信号制御部600からのデータ制御信号CONT2に従い、データ駆動部500が一つの行の画素PXに対する映像信号DATを受信する。データ駆動部500は更に、受信された映像信号DATの示す各画素PXの輝度に対応する階調電圧を選択する。それにより、デジタル信号である映像信号DATが、アナログ信号であるデータ電圧に変換される。データ駆動部500はその後、データ電圧を、目標の画素PXに対応づけられている出力端子 $Y_1 \sim Y_m$ に出

10

20

30

40

50

力する。ここで、入力スイッチング素子 $S_{1,1} \sim S_{1,k}$ が、信号制御部 600 からの感知制御信号 C_{ONT3} に含まれる第 1 スイッチング制御信号に従って出力端子 $Y_1 \sim Y_m$ とデータ線 $D_1 \sim D_m$ との間を接続している。従って、データ駆動部 500 から出力されたデータ電圧が各入力スイッチング素子 $S_{1,1} \sim S_{1,k}$ を通し、目標のデータ線 $D_1 \sim D_m$ に対して印加される。

【0038】

表示期間では更に、ゲート駆動部 400 が、信号制御部 600 からのゲート制御信号 $CONT1$ に従い、ゲートオン電圧 V_{on} をゲート線 $G_1 \sim G_n$ に対して順番に印加する。それにより、各ゲート線 $G_1 \sim G_n$ に接続された各画素 PX のスイッチング素子 Q がターンオンし、各データ線 $D_1 \sim D_m$ に対して印加されたデータ電圧を、同じ画素 PX の液晶キャパシタ C_{lC} に伝達する。その画素 PX に対して印加されたデータ電圧と共通電圧 V_{com} との間の差が、その液晶キャパシタ C_{lC} の両端電圧、つまり、画素電圧として現れる。その液晶キャパシタ C_{lC} を構成する液晶層では、液晶分子の配列が画素電圧の大きさに応じて変化する。それにより、その液晶層 3 を通過する光の偏光方向が変化する。この偏光方向の変化は、液晶表示パネルアセンブリ 300 の外面に接着された偏光子によって光の透過率の変化として現れる。こうして各画素 PX が映像信号 DAT の示す輝度で光る。

【0039】

水平周期（水平同期信号 $Hsync$ 及びデータタイマーブル信号 DE の各一周期に等しい）ごとに上記のような動作が繰り返される。それにより、全てのゲート線 $G_1 \sim G_n$ に対して順番にゲートオン電圧 V_{on} が印加され、全ての画素 PX に対してデータ電圧が印加される。こうして、一つのフレームの映像が液晶表示パネルアセンブリ 300 の画面に表示される。

一つのフレームが終了すれば、次のフレームが開始される。そのとき、好ましくは、各画素 PX に対して印加されるデータ電圧の極性が直前のフレームにおける極性とは反対になるように、データ制御信号 $CONT1$ に含まれる反転信号の状態が制御される（“フレーム反転”）。更に好ましくは、各フレーム内でも反転信号の特性に応じ、同じデータ線を通じて伝達されるデータ電圧の極性が水平周期で反転し（例：行反転、点反転）、又は、同じ行の画素に対して印加されるデータ電圧の極性が画素ごとに反転する（例：列反転、点反転）。

【0040】

感知期間では、液晶表示装置が以下のように動作する。図 5 に、感知期間で用いられる多様な信号の波形図を示す。

感知期間では、データ駆動部 500 が所定の電圧（以下、感知データ電圧という。） V_{sen} を各出力端子 $Y_1 \sim Y_m$ に対して印加する。感知データ電圧 V_{sen} は好ましくは、信号制御部 600 によって映像信号 DAT とは別個に生成された信号に応じ、データ駆動部 500 によって作られる。更に好ましくは、感知データ電圧 V_{sen} がブラックに対応する階調電圧に等しい。その他に、感知データ電圧 V_{sen} が、映像信号 DAT に応じてデータ駆動部 500 によって選択された階調電圧であっても良い。

【0041】

感知期間では更に、ゲート駆動部 400 がゲートオン電圧 V_{on} を各ゲート線 $G_1 \sim G_n$ に対して順番に印加する。それにより、各ゲート線 $G_1 \sim G_n$ に接続されたスイッチング素子 Q がターンオンする。

感知期間は好ましくは、図 5 に示されているように、その開始時点から順に 4 つの小期間 $T1 \sim T4$ に分けられている。

【0042】

第 1 期間 $T1$ では、図 4 に示されている入力スイッチング素子 $S1'$ が信号制御部 600 からの第 1 スイッチング制御信号 $CS1$ に従い、データ駆動部 500 の出力端子 Y_1' とデータ線 D_j' との間を接続する。尚、図 4、5 の例では入力スイッチング素子 $S1'$ がデータ線 D_j' を、第 1 スイッチング制御信号 $CS1$ のレベルが低い期間ではデータ駆動部 500 の出力端子 Y_1' に接続し、第 1 スイッチング制御信号 $CS1$ のレベルが高い期間では感知信号生成部 700 の第 1 接点 $n1$ に接続する。第 1 期間 $T1$ では、データ線 D_j' に対して印加される感知データ電圧 V_{sen} が、オン状態に維持されているスイッチング素子 Q' を通じて同じ画素 PX' の液晶キャ

10

20

30

40

50

パシタC1c' 及びストレージキャパシタCst' に対して印加される。従って、その画素PX' に対して印加された感知データ電圧Vsenと共通電圧Vcomとの間の差が、液晶キャパシタC1c' の両端電圧、つまり、画素電圧Vpxとして現れる。第1期間T1では一般に、図5に示されているように、画素電圧Vpxが徐々に立ち上がる。

【0043】

第2期間T2では、入力スイッチング素子S1' が第1スイッチング制御信号CS1に従い、データ線Dj' を感知信号生成部700の第1接点n1に接続する。更に、放電スイッチング素子S2は第2スイッチング制御信号CS2に従ってオフ状態に維持される。尚、図4、5の例では、第2スイッチング制御信号CS2のレベルが低い期間では放電スイッチング素子S2がオフ状態に維持され、第2スイッチング制御信号CS2のレベルが高い期間では放電スイッチング素子S2がオン状態に示される。従って、液晶キャパシタC1c' 及びストレージキャパシタCst' のそれぞれが入力キャパシタC1に直列に接続される。一方、帰還スイッチング素子S3は第3スイッチング制御信号CS3に従ってターンオンする。それにより、帰還キャパシタC2が帰還スイッチング素子S3を通じて放電し、演算增幅器710側にある入力キャパシタC1の端子と演算增幅器710の反転入力端子とが帰還スイッチング素子S3を通じて第2接点n2に短絡する。尚、図4、5の例では、第3スイッチング制御信号CS3のレベルが低い期間では帰還スイッチング素子S3がオフ状態に維持され、第3スイッチング制御信号CS3のレベルが高い期間では帰還スイッチング素子S3がオン状態に示される。第2期間T2では第2接点n2の電圧Vn2が好ましくは、演算增幅器710の非反転入力端子と同様に接地電圧（更に好ましくは0V）に維持される。

10

20

【0044】

以上の結果、第2期間T2では、液晶キャパシタC1c' 及びストレージキャパシタCst' に蓄積されていた電荷の一部が入力キャパシタC1に移動する。3つのキャパシタC1c' 、Cst' 、C1の間での電荷の再配置が平衡状態に達するとき、第1接点n1の電圧Vn1が決まる。特に、その時の第1接点n1の電圧Vn1は、3つのキャパシタC1c' 、Cst' 、C1での静電容量の合計に対する液晶キャパシタC1c' とストレージキャパシタCst' との静電容量の和の比で決まる。

【0045】

第3期間T3では、入力スイッチング素子S1' が第1スイッチング制御信号CS1に従い、データ線Dj' を再びデータ駆動部500の出力端Y1' に接続する。更に、放電スイッチング素子S2が第2スイッチング制御信号CS2に従ってターンオンし、帰還スイッチング素子S3が第3スイッチング制御信号CS3に従ってターンオフする。そのとき、第1接点n1の電圧Vn1が接地電圧（好ましくは0V）に遷移するので、入力キャパシタC1の両端電圧が0Vとなる。それにより、入力キャパシタC1に蓄積されていた電荷が帰還キャパシタC2に移動する。その結果、第2接点n2の電圧Vn2が次式で表される値に変化する。

30

【0046】

$$Vn2 = Vn1_0 \times C1 / C2.$$

【0047】

ここで、電圧Vn1₀は、第2期間T2における第1接点n1の電圧Vn1であり、係数C1は入力キャパシタC1の静電容量であり、係数C2は帰還キャパシタC2の静電容量である。この式で表されているとおり、第3期間T3では、第2期間T2での第1接点n1の電圧Vn1が、入力キャパシタC1と帰還キャパシタC2との間の静電容量の比だけ増幅され、第2接点n2から感知信号Vn2として感知信号読取部750に出力される。

40

【0048】

第4期間T4では、放電スイッチング素子S2が第2スイッチング制御信号CS2に従ってターンオフし、帰還スイッチング素子S3が第3スイッチング制御信号CS3に従ってターンオンする。それにより、帰還キャパシタC2が放電して初期化される。

以上に述べた第1期間T1～第4期間T4の動作は全て、一つの画素PX' に対してゲートオン電圧Vonが印加される間、つまり、一水平期間内に行われる。このような高速駆動は、感知信号生成部700の単位回路710として、図3、4に示されているようなスイッチトキャ

50

パシタ増幅器を用いることによって初めて可能になる。

【0049】

使用者が指などによって液晶表示パネルアセンブリ300の画面に触れると、その接触部位では、指などからの圧力により、液晶表示パネルアセンブリ300の上部表示パネル200と下部表示パネル100との間隔が狭まる。特に、上部表示パネル200の共通電極270と下部表示パネル100の画素電極191との間隔が狭まる。従って、その接触部位では他の部位より、液晶キャパシタC1c'の静電容量が大きくなる。

【0050】

第1期間T1中、入力スイッチング素子S1'がデータ線D_j'をデータ駆動部500の出力端Y₁'に接続している状態では、液晶キャパシタC1c'には感知データ電圧V_{sen}が続けて印加されている。従って、第1期間T1中に使用者の指などの物体が液晶表示パネルアセンブリ300の画面に接触した場合、その接触部位ではその物体からの圧力に伴う液晶キャパシタC1c'の静電容量の増大が、第1期間T1中にその液晶キャパシタC1c'に蓄積可能な電荷量を変化させる。この電荷量の変化は、第2期間T2で液晶キャパシタC1c'に入力キャパシタC1とが平衡状態に達した時の第1接点n1の電圧V_{n1}を変化させる。特に液晶キャパシタC1c'の静電容量が増加すれば、第1接点n1の電圧V_{n1}が高くなる。こうして、接触部位の液晶キャパシタC1c'に接続された第1接点n1の電圧V_{n1}は、他の部位の液晶キャパシタC1c'に接続された第1接点n1の電圧V_{n1}より高い。

【0051】

第2期間T2中、入力スイッチング素子S1'がデータ線D_j'を第1接点n1に接続している状態では、画素電極がフローティング状態であるので、3つのキャパシタC1c'、C_{st}'、C1に蓄積された電荷量の総和が一定に維持されている。従って、第2期間T2中に使用者の指などの物体が液晶表示パネルアセンブリ300の画面に接触した場合、その接触部位ではその物体からの圧力に伴う液晶キャパシタC1c'の静電容量の増大が、第2期間T2中に画素電圧V_{px}を変化させる。この画素電圧V_{px}の変化は、第2期間T2中に3つのキャパシタC1c'、C_{st}'、C1の間で再配置される電荷量の割合を変化させる。その結果、液晶キャパシタC1c'に入力キャパシタC1とが平衡状態に達した時の第1接点n1の電圧V_{n1}が変化する。特に液晶キャパシタC1c'の静電容量が増加すれば、第1接点n1の電圧V_{n1}が高くなる。こうして、接触部位の液晶キャパシタC1c'に接続された第1接点n1の電圧V_{n1}は、他の部位の液晶キャパシタC1c'に接続された第1接点n1の電圧V_{n1}より高い。

【0052】

感知信号生成部700は図3に示されているとおり、k本のデータ線D₁～D_kの束ごとに第1接点n1の電圧V_{n1}を増幅し、感知信号V_{n2}として感知信号読取部750に出力する。感知信号読取部750(特に、図8に示されている接触状態チェック部763)はそれらの感知信号V_{n2}を比較する。外部の物体が液晶表示パネルアセンブリ300の画面に接触している位置の液晶キャパシタC1cから得られる感知信号V_{n2}は、他の液晶キャパシタC1cから得られる感知信号V_{n2}よりレベルが高い。従って、感知信号読取部750は、レベルの高い感知信号V_{n2}の有無から、液晶表示パネルアセンブリ300の画面に接触する外部の物体の有無を判断する。感知信号読取部750は更に、レベルの高い感知信号V_{n2}を送出した第2接点n2を同定することで、外部の物体が接触している画面上の位置をk本のデータ線D₁～D_kの幅の精度で検出する。

【0053】

こうして、本発明の上記の実施形態による液晶表示装置は、映像表示に利用されるデータ線、ゲート線、及び画素の構成をそのまま利用し、画面に接触する外部の物体からの圧力に起因する液晶キャパシタC1c'の電荷量の変化、又は画素電圧V_{px}の変化を感知する。それにより、画面に接触する物体の有無やその物体が接触した画面上の位置を検出できる。

【0054】

前述したように、感知データ電圧V_{sen}は好ましくは、ブラックに対応するデータ電圧に等しい。その場合、液晶表示パネルアセンブリ300は感知期間ではブラック画面を表示す

10

20

30

40

50

る。感知期間は表示期間と交互に設定されるので、実際の映像の間にブラック画面が挿入される。従って、インパルス駆動の効果が得られるので、動画像の画質が改善される。

【0055】

図6に、本発明の他の実施形態による液晶表示パネルアセンブリ300のブロック図を示す。図7は、図6に示されている液晶表示パネルアセンブリ300の駆動に利用される信号の波形図である。

図6に示されているように、本発明の他の実施形態による液晶表示パネルアセンブリ300では、複数の画素PXが1行(1行ごとにx個(x-2))の画素群PG1、PG2、…、PGxに分けられている。ここで、各画素群PG1、PG2、…、PGxの大きさ、つまり、行数iは、図3に示されているデータ線D₁～D_kの本数kと同様に、外部の物体が接触する画面上の位置の検出精度で決定される。

【0056】

図6に示されている液晶表示パネルアセンブリについては、ゲート駆動部400から各画素群PGi(i=1, 2, …, x)に対してゲート信号Vg_{(i-1)i+1}～Vg_{i1}が印加される期間が、表示期間と感知期間とに分けられている。データ駆動部500は図7に示されているように、表示期間では映像信号DATに対応するデータ電圧Vdatをデータ電圧Vdとして出力し、感知期間では感知データ電圧Vsenをデータ電圧Vdとして出力する。図4に示されている入力スイッチング素子S1'はデータ線D_j'を、表示期間ではデータ駆動部500の出力端子Y₁'に接続し、感知期間では感知信号生成部700の第1接点n1に接続する。

その場合、液晶表示装置の表示期間における動作は、図1に示されている液晶表示装置の動作と同一である。従って、その動作の詳細は上記の説明を援用する。

【0057】

感知期間においては、各画素群PG1、PG2、…、PGxに含まれる画素行の一部、例えば図7では各画素群PG1、PG2、…、PGxの最後の画素行に対してだけ、感知データ電圧Vsenが印加される。このように、特定の画素行のみを感知素子として利用することにより、画面に接触する外部の物体の検出に必要な消費電力を減らすことができる。尚、その場合でも感知データ電圧Vsenは好ましくは、ブラックを示すデータ電圧である。感知データ電圧Vsenはその他に、通常の映像信号DATに対応するデータ電圧であっても良い。

【0058】

以上、本発明の好ましい実施形態について詳細に説明した。しかし、本発明の技術的範囲は上記の実施形態に限定されるわけではない。特許請求の範囲で定義されている本発明の基本概念を利用した当業者の種々の変形及び改良形態も、本発明の技術的範囲に属すると解されるべきである。

【図面の簡単な説明】

【0059】

【図1】本発明の一実施形態による液晶表示装置のブロック図

【図2】図1に示されている一つの画素の模式図

【図3】図1に示されている感知信号生成部の単位回路、及びそれに接続されている画素の等価回路図

【図4】図3に示されている感知信号生成部の単位回路及び画素の等価回路を簡略化した図

【図5】図1に示されている液晶表示装置の感知期間で利用される信号の波形図

【図6】本発明の他の実施形態による液晶表示パネルアセンブリのブロック図

【図7】図6に示されている液晶表示パネルアセンブリの駆動に利用される信号の波形図

【図8】図1に示されている感知信号読取部のブロック図

【符号の説明】

【0060】

3 液晶層

100 下部表示パネル

191 画素電極

10

20

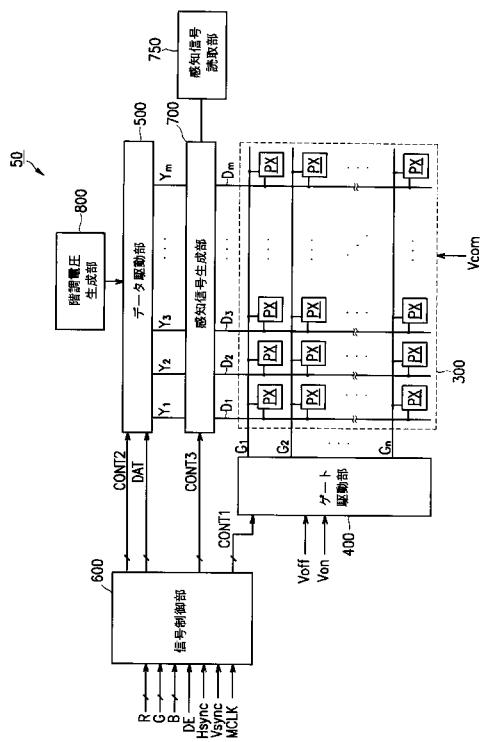
30

40

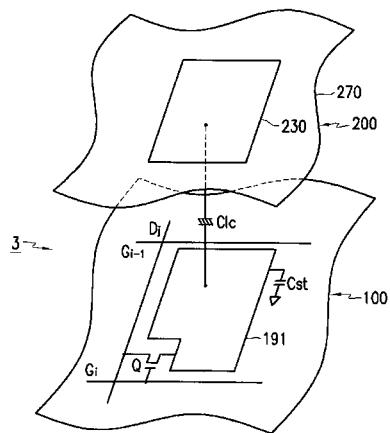
50

- 200 上部表示パネル
 230 カラーフィルタ
 270 共通電極
 300 液晶表示パネルアセンブリ
 400 ゲート駆動部
 500 データ駆動部
 600 信号制御部
 700 感知信号生成部
 750 感知信号読取部
 800 階調電圧生成部
 10
 $G_1 \sim G_n, D_1 \sim D_m$ 信号線
 C1 入力キャパシタ
 C2 帰還キャパシタ
 Clc, Clc' 液晶キャパシタ
 Cst, Cst' ストレージキャパシタ

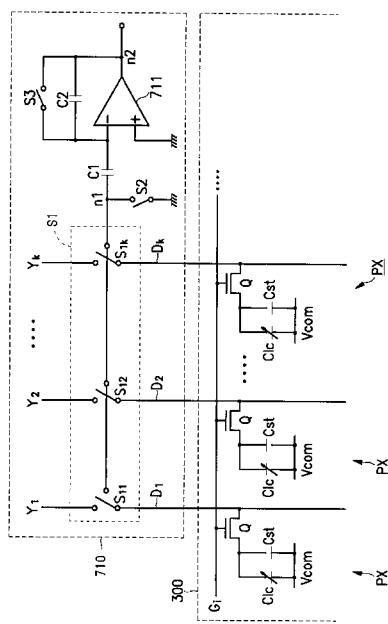
【図1】



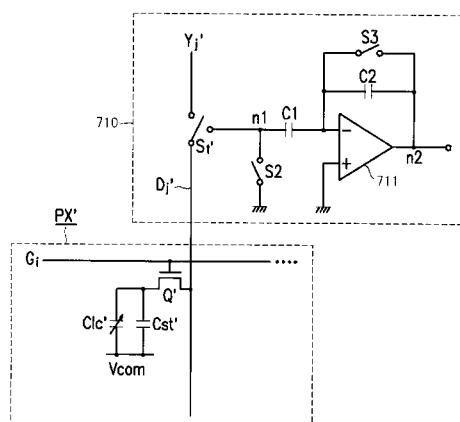
【図2】



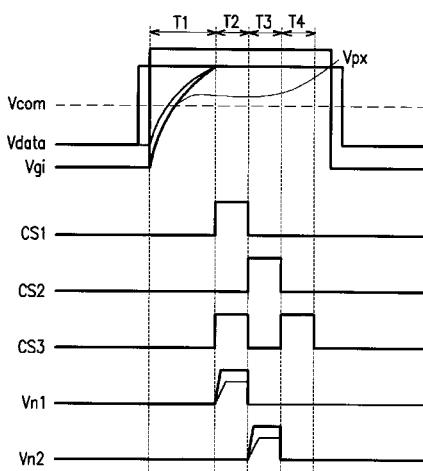
【図3】



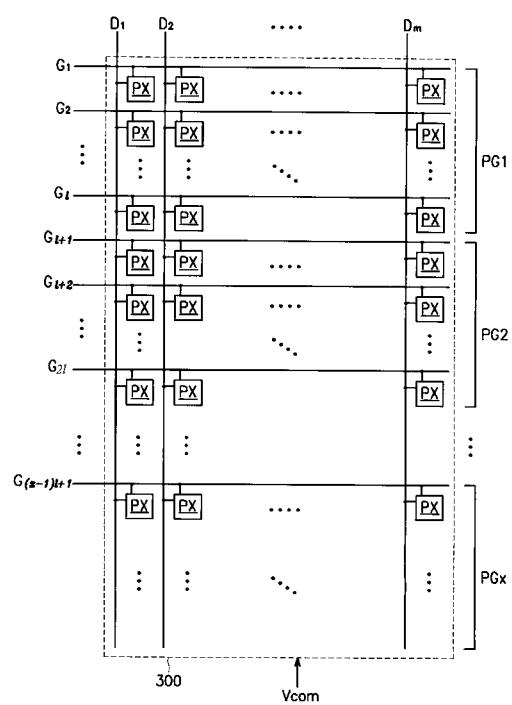
【図4】



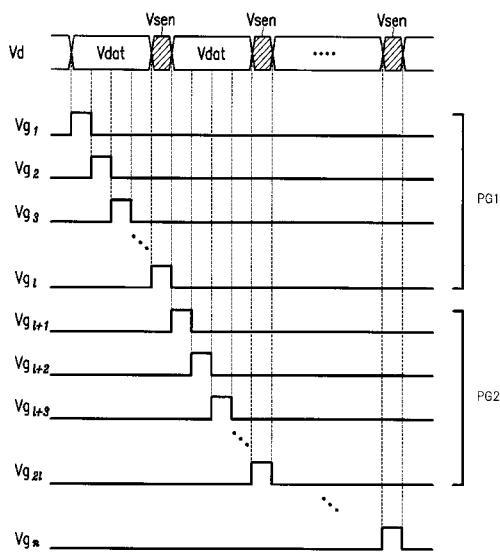
【図5】



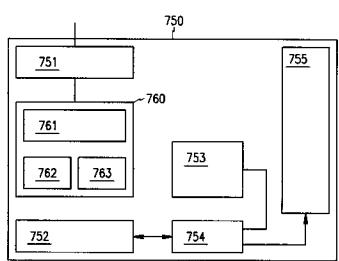
【図6】



【図7】



【図8】



フロントページの続き

(51)Int.Cl.

F I

テーマコード(参考)

G 0 9 G 3/20 6 2 1 A
G 0 9 G 3/20 6 4 2 D
G 0 2 F 1/1368
G 0 2 F 1/133 5 5 0
G 0 2 F 1/133 5 3 0

F ターム(参考) 5C006 AF53 AF71 AF78 BB16 BF25 BF37 BF50 EC05 FA41 FA47
FA51
5C080 AA10 BB05 DD01 DD22 DD26 DD27 FF11 JJ02 JJ03 JJ04
JJ06 KK52

专利名称(译)	液晶显示装置及其驱动方法		
公开(公告)号	JP2007334358A	公开(公告)日	2007-12-27
申请号	JP2007156106	申请日	2007-06-13
[标]申请(专利权)人(译)	三星电子株式会社		
申请(专利权)人(译)	三星电子株式会社		
[标]发明人	李起讚		
发明人	李起讚		
IPC分类号	G02F1/1345 G09G3/36 G09G3/20 G02F1/1368 G02F1/133		
CPC分类号	G06F3/0412 G02F1/13338		
FI分类号	G02F1/1345 G09G3/36 G09G3/20.611.A G09G3/20.691.D G09G3/20.680.H G09G3/20.621.A G09G3/20.642.D G02F1/1368 G02F1/133.550 G02F1/133.530 G02F1/1333		
F-TERM分类号	2H092/GA59 2H092/GA62 2H092/JA24 2H092/NA07 2H092/PA06 2H093/NA16 2H093/NC11 2H093/NC34 2H093/NC35 2H093/NC51 2H093/NC72 2H093/ND22 2H093/NE07 5C006/AF53 5C006/AF71 5C006/AF78 5C006/BB16 5C006/BF25 5C006/BF37 5C006/BF50 5C006/EC05 5C006/FA41 5C006/FA47 5C006/FA51 5C080/AA10 5C080/BB05 5C080/DD01 5C080/DD22 5C080/DD26 5C080/DD27 5C080/FF11 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C080/JJ06 5C080/KK52 2H189/HA12 2H189/LA10 2H189/LA28 2H189/LA31 2H192/AA24 2H192/FB13 2H192/GB34 2H192/GB42 2H192/GB43 2H193/ZA04 2H193/ZE02 2H193/ZF36 2H193/ZH25 2H193/ZJ02		
优先权	1020060052959 2006-06-13 KR		
其他公开文献	JP5232949B2		
外部链接	Espacenet		

摘要(译)

要解决的问题：提供一种液晶显示装置，其中可以在高度保持像素的数值孔径的同时一体地形成传感元件。解决方案：在液晶显示装置中，第一开关元件选择性地将数据线耦合到数据驱动部分和感测信号发生器中的任一个。感测信号发生器通过在第一开关元件将数据线耦合到感测信号发生器的同时感测通过数据线的每个像素的液晶电容器的电容的变化来产生感测信号。感测信号发生器优选地包括开关电容放大器。第一开关元件将数据线耦合到开关电容放大器的输入端。此时，开关电容放大器的输入端的电压响应于液晶电容器的电容的变化而变化。开关电容放大器放大输入端的电压变化并输出合成电压作为感测信号。

