

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2004-163979

(P2004-163979A)

(43) 公開日 平成16年6月10日(2004.6.10)

|                           |                 |             |
|---------------------------|-----------------|-------------|
| (51) Int.Cl. <sup>7</sup> | F I             | テーマコード (参考) |
| <b>G02F 1/1368</b>        | G02F 1/1368     | 2H090       |
| <b>G02F 1/1333</b>        | G02F 1/1333 505 | 2H091       |
| <b>G02F 1/1335</b>        | G02F 1/1335 505 | 2H092       |

審査請求 有 請求項の数 6 O L (全 13 頁)

|            |                              |          |                          |
|------------|------------------------------|----------|--------------------------|
| (21) 出願番号  | 特願2004-27787 (P2004-27787)   | (71) 出願人 | 303018827                |
| (22) 出願日   | 平成16年2月4日 (2004.2.4)         |          | N E C 液晶テクノロジー株式会社       |
| (62) 分割の表示 | 特願2000-166318 (P2000-166318) |          | 神奈川県川崎市中原区下沼部 1 7 5 3 番地 |
|            | の分割                          | (74) 代理人 | 100123788                |
| 原出願日       | 平成12年6月2日 (2000.6.2)         |          | 弁理士 宮崎 昭夫                |
|            |                              | (74) 代理人 | 100088328                |
|            |                              |          | 弁理士 金田 暢之                |
|            |                              | (74) 代理人 | 100106297                |
|            |                              |          | 弁理士 伊藤 克博                |
|            |                              | (74) 代理人 | 100106138                |
|            |                              |          | 弁理士 石橋 政幸                |
|            |                              | (72) 発明者 | 坂本 道昭                    |
|            |                              |          | 東京都港区芝五丁目7番1号 日本電気株式会社内  |

最終頁に続く

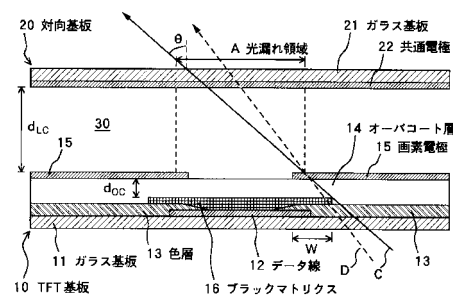
(54) 【発明の名称】 アクティブマトリクス型液晶表示装置

(57) 【要約】

【課題】 アクティブマトリクス型液晶表示装置において、カラーフィルタをTFT基板側に設ける場合であっても、データ線上の光漏れ領域の影響を軽減して視野角を広くする。

【解決手段】 データ線12とオーバコート層13との間に、データ線12に沿ってブラックマトリクス16を挿入する。隣接する2つの画素電極15の電位差に応じて液晶層30内に生じる光漏れ領域Aを所定の視野角の範囲内で透過する光(矢印D)を遮るように、ブラックマトリクス16の寸法を定める。

【選択図】 図1



## 【特許請求の範囲】

## 【請求項 1】

スイッチング素子が形成された第 1 の基板と、前記第 1 の基板に対向して配置された第 2 の基板と、前記第 1 の基板と前記第 2 の基板の間に挟持された液晶層とを有するアクティブマトリクス型液晶表示装置であって、

前記第 1 の基板上にマトリクス状に配置された複数の画素電極と、

隣接する 2 つの画素電極間の間隙の位置に対応して前記第 1 の基板上に設けられ、前記スイッチング素子にデータ信号を供給するデータ線と、

前記第 1 の基板上の少なくとも前記データ線が形成されていない領域に設けられカラーフィルタを構成する色層と、

隣接する 2 つの画素電極の電位差に応じて前記液晶層内に生じる光漏れ領域を所定の視野角の範囲内で透過する光を遮るように、前記データ線の上方の位置および前記色層の上方の位置に形成されているブラックマトリクスと、

を有するアクティブマトリクス型液晶表示装置。

10

## 【請求項 2】

スイッチング素子が形成された第 1 の基板と、前記第 1 の基板に対向して配置された第 2 の基板と、前記第 1 の基板と前記第 2 の基板の間に挟持された液晶層とを有するアクティブマトリクス型液晶表示装置であって、

前記第 1 の基板上に設けられ前記スイッチング素子にデータ信号を供給するデータ線と

20

、前記第 1 の基板上の少なくとも前記データ線が形成されていない領域に設けられカラーフィルタを構成する色層と、

前記データ線及び前記色層を被覆するように前記第 1 の基板上に設けられたオーバコート層と、

前記オーバコート層上に設けられマトリクス状に配置された複数の画素電極と、

前記データ線上および前記色層上にあって前記オーバコート層の前記第 1 の基板側の面に接するように設けられたブラックマトリクスとを有し、

前記データ線が隣接する 2 つの画素電極間の間隙の位置に対応して設けられ、前記ブラックマトリクスが、隣接する 2 つの画素電極の電位差に応じて前記液晶層内に生じる光漏れ領域を所定の視野角の範囲内で透過する光を遮るように、形成されている、アクティブマトリクス型液晶表示装置。

30

## 【請求項 3】

ブラックマトリクス上でのオーバコート層の厚さ  $d_{oc}$  が  $1\ \mu\text{m}$  以下であり、前記オーバコート層が下地の前記ブラックマトリクスの段差を平坦化して該段差を  $0.5\ \mu\text{m}$  以下とする、請求項 2 に記載のアクティブマトリクス型液晶表示装置。

## 【請求項 4】

スイッチング素子が形成された第 1 の基板と、前記第 1 の基板に対向して配置された第 2 の基板と、前記第 1 の基板と前記第 2 の基板の間に挟持された液晶層とを有するアクティブマトリクス型液晶表示装置であって、

前記第 1 の基板上に設けられ前記スイッチング素子にデータ信号を供給するデータ線と

40

、前記第 1 の基板上の少なくとも前記データ線が形成されていない領域に設けられカラーフィルタを構成する色層と、

前記データ線及び前記色層を被覆するように前記第 1 の基板上に設けられたオーバコート層と、

前記オーバコート層上に設けられマトリクス状に配置された複数の画素電極と、

前記オーバコート層上に設けられたブラックマトリクスとを有し、

前記データ線が隣接する 2 つの画素電極間の間隙の位置に対応して設けられるとともに前記ブラックマトリクスが前記データ線の上方の位置および前記色層の上方の位置に設けられ、

50

前記ブラックマトリクスが、隣接する２つの画素電極の電位差に応じて前記液晶層内に生じる光漏れ領域を所定の視野角の範囲内で透過する光を遮るように、形成されている、アクティブマトリクス型液晶表示装置。

【請求項５】

ブラックマトリクスが絶縁性の材料からなる請求項１乃至４のいずれか１項に記載のアクティブマトリクス型液晶表示装置。

【請求項６】

スイッチング素子が形成された第１の基板と、前記第１の基板に対向して配置された第２の基板と、前記第１の基板と前記第２の基板の間に挟持された液晶層とを有するアクティブマトリクス型液晶表示装置であって、

10

前記第１の基板上に設けられ前記スイッチング素子にデータ信号を供給するデータ線と、

前記第１の基板上の少なくとも前記データ線が形成されていない領域に設けられカラーフィルタを構成する色層と、

前記データ線上および前記色層上に設けられ絶縁性の材料からなるブラックマトリクスとを有し、

前記色層上および前記ブラックマトリクス上に接するように設けられマトリクス状に配置された複数の画素電極と、

前記データ線が隣接する２つの画素電極間の間隙の位置に対応して設けられ、前記ブラックマトリクスが、隣接する２つの画素電極の電位差に応じて前記液晶層内に生じる光漏れ領域を所定の視野角の範囲内で透過する光を遮るように、形成されている、アクティブマトリクス型液晶表示装置。

20

【発明の詳細な説明】

【技術分野】

【０００１】

本発明は、アクティブマトリクス型液晶表示装置に関する。

【背景技術】

【０００２】

従来、カラー表示可能なアクティブマトリクス型液晶表示装置は、画素ごとにＴＦＴ（薄膜トランジスタ；thin film transistor）と画素電極とが設けられたＴＦＴ基板と、カラーフィルタ及び共通電極が形成された対向基板とを対向配置させ、その間に液晶層を封入させた構造となっていた。この構造では、カラーフィルタと画素電極とが正確に位置合わせされていなければならない、また、不要な光漏れを防ぐために、画素ごとのカラーフィルタ間にブラックマトリクス（遮光層）を配置する必要があるという製造上の課題がある。そこで、ＴＦＴ基板上にカラーフィルタを形成することが提案されてきた。ＴＦＴ基板上にカラーフィルタを形成した場合には、対向基板は透明基板と透明基板の全面に一様に形成された透明な共通電極とで構成できるようになって製造工程が簡素化され、対向基板とＴＦＴ基板の位置合わせに苦勞する必要もなくなる。さらに、ＴＦＴ基板上の各種配線を遮光層として利用できるというメリットも生じる。

30

【０００３】

図５は、ＴＦＴ基板側にカラーフィルタが設けられている従来のアクティブマトリクス型液晶表示装置の構成を示す模式断面図である。

40

【０００４】

ＴＦＴ基板１０は、透明なガラス基板１１の一方の主面上に、パターンニングされ相互に平行に配列した複数のデータ線（映像信号線あるいはドレイン線、ソース線とも呼ばれる）１２が設けられるとともに、ガラス基板１１のこの主面上に、カラーフィルタを構成する色層１３と透明なオーバコート層１４とを順次積層し、さらに、オーバコート層１４の表面に、画素ごとの透明な画素電極１５を形成した構成となっている。データ線１２は、色層１３によって覆われている。データ線１２が延びる方向は、図において、紙面に垂直な方向である。一方、対向基板２０は、ガラス基板２１の一方の主面の全面に透明かつ一

50

様な共通電極 22 を設けた構成となっている。そして、この液晶表示装置は、画素電極 15 と共通電極 22 とが互いに向き合うようにして所定の間隔で T F T 基板 10 と対向基板 20 とを配置し、これらの間に液晶層 30 を封入した構成となっている。データ線 12 は、不透明な導電性材料から形成されており、2つの画素の間の隙間の部分を遮光する役目も担っている。当業者には自明のことであるが、T F T 基板 10 には、このほか、ゲート線（走査線とも呼ぶ）や、画素ごとに設けられた T F T などが形成されている。

#### 【0005】

図 6 はこのようなアクティブマトリクス型液晶表示装置の等価回路図である。

#### 【0006】

画素ごとに設けられる画素電極 15 及び T F T 41 は、T F T 基板 10 上でマトリクス状に配列している。スイッチング素子である T F T 41 のゲートはゲート線 42 に接続し、ドレインはデータ線 12 に接続し、ソースは画素電極 15 に接続する。T F T 41 のソースをデータ線 12 に接続し、ドレインを画素電極 15 に接続するようにしてもよい。共通電極 22 は接地されており、共通電極 22 と 1つの画素電極 15 とによって挟まれた液晶層が 1つの画素部分 40 である。ゲート線 42 は、T F T 基板 10 の上では相互に平行にかつデータ線 12 に対しては直交する方向に延びている。各画素部分 40 に対して並列に、等価的に、画素容量 43 が接続している。データ線 12 及びゲート線 42 は、それぞれ、ドライバ 44 及びドライバ 45 によって駆動される。

#### 【発明の開示】

#### 【発明が解決しようとする課題】

#### 【0007】

カラーフィルタを T F T 基板側に設けた上述した従来のアクティブマトリクス型液晶表示装置については、位相差補償板を設けたとしても、対向基板側にカラーフィルタが設けられているものに比べて視野角が狭い、という問題が指摘されている。表 1 は、T F T 基板側にカラーフィルタが設けられているものと対向基板側にカラーフィルタが設けられているもののそれぞれについての、上下方向、左右方向の視野角の実測値を示したものである。なお、表 1 の値は、位相差補償板を用いたときのものである。

#### 【0008】

#### 【表 1】

| 型名         | 9.4"UXGA          | 12.1"SVGA         | 12.1"SVGA         |
|------------|-------------------|-------------------|-------------------|
| 画素ピッチ      | 120 $\mu\text{m}$ | 300 $\mu\text{m}$ | 300 $\mu\text{m}$ |
| カラーフィルタの位置 | T F T 基板          | T F T 基板          | 対向基板              |
| 視野角（上下方向）  | 90°               | 92°               | 90°               |
| 視野角（左右方向）  | 90°               | 105°              | 110°              |

#### 【0009】

ここでいう視野角は、白表示をさせたときと黒表示をさせたときのコントラスト比が 10% 以上である視野範囲の角度のことである。表 1 から分かるように、上下方向の視野角は、カラーフィルタが対向基板側にあるか T F T 基板側によらずほぼ同じであるが、左右方向の視野角は、カラーフィルタを対向基板側に設けた場合に比べ、カラーフィルタを T F T 基板側に設けた場合の方がかなり狭くなっている。画素が微細である場合にその傾向が著しい。

#### 【0010】

なぜ、このような現象が起こるかについて、上述の図 5 を用いて説明する。

#### 【0011】

図 5 に示す従来のアクティブマトリクス型液晶表示装置をノーマリホワイトモードで使

用する場合を考える。データ線 1 2 を挟む両方の画素を黒表示とすると、特にビット反転駆動により駆動したときには、例えば一方の画素電極には +5 V が印加され、他方の画素電極には -5 V が印加されるから、液晶層 3 0 のうちデータ線 1 2 上の領域では強い横方向電界が発生し、ディレクタ（液晶分子）3 1 が倒れ込み、実質的にはこの領域では白表示となる。具体的には、図示 A として示すように、画素電極 1 5 間の隙間の領域及びこの隙間から画素電極側に若干入り込んだ領域において白表示となり、この領域が光漏れ領域となる。これ以外の領域では、ディレクタ 3 1 は画素電極 1 5 と共通電極 2 2 とを結ぶ方向に平行になって直立しており、黒表示となる。この白表示となった部分は、正面から視認した場合には、データ線 1 2 によって遮光されることになるので実質的には黒領域として認識されるが、斜め方向から視認した場合には、図示矢印 B に示すように、データ線 1 2 によっては遮光されず、かつ液晶層 3 0 では光漏れ領域 A のみを通過する光の影響を受けることになる。すなわち、本来は黒領域であるにも関わらず、図示 B に示すように液晶層 3 0 を透過する光が存在するので、黒領域におけるコントラストの低下（いわゆる黒浮き）がもたらされることになる。

10

#### 【0012】

以上の説明から明らかなように、画素ピッチの細かい高精細パネルの場合、画素ピッチが粗いものに比べて、通常の画素領域（正常領域；上記説明で液晶分子が正常に縦方向に配列していて黒表示となっている領域）に対する光漏れ領域の割合の比率が大きくなりがちなので、斜め方向でのコントラストがより低下し、視野角が狭くなる。

#### 【0013】

20

同様の現象はゲート線についても起こりうるものであるが、ゲート線はデータ線とは異なって比較的大きな電圧がほぼ常時印加されるものであること、また、カラー表示のアクティブマトリクス型液晶表示装置の場合、一般に画素電極の形状がデータ線に平行な方向に長い長方形であること、などから、ゲート線においては、データ線におけるほど顕著に現れることはなく、視野角や視認性の低下にも実質的にはつながらない。

#### 【0014】

上述したようなコントラストの低下や視野角の減少を防ぐために、例えば特開平 1 0 - 1 0 4 6 6 4 号公報には、データ線の幅を太くし、オーバコート層を介して画素電極とオーバラップさせる構成が開示されているが、必要な視野角を得るためにはデータ線を極端に太くする必要があって開口率の低下を招き、また、データ線を極端に太くすることによ

30

#### 【0015】

そこで本発明の目的は、カラーフィルタを T F T 基板側に設ける場合であっても、データ線を太くすることなく視野角を広くすることができるアクティブマトリクス型液晶表示装置を提供することにある。

#### 【課題を解決するための手段】

#### 【0016】

本発明のアクティブマトリクス型液晶表示装置は、スイッチング素子が形成された第 1 の基板（T F T 基板）と、第 1 の基板に対向して配置された第 2 の基板（対向基板）と、第 1 の基板と第 2 の基板の間に挟持された液晶層とを有するアクティブマトリクス型液晶表示装置であって、第 1 の基板上にマトリクス状に配置された複数の画素電極と、隣接する 2 つの画素電極間の間隙の位置に対応して第 1 の基板上に設けられ、スイッチング素子にデータ信号を供給するデータ線と、前記第 1 の基板上の少なくとも前記データ線が形成されていない領域に設けられカラーフィルタを構成する色層と、隣接する 2 つの画素電極の電位差に応じて液晶層内に生じる光漏れ領域を所定の視野角の範囲内で透過する光を遮るように、前記データ線の上方の位置および前記色層の上方の位置に形成されているブラックマトリクスと、を有する。ここでブラックマトリクスは、画素電極間の間隙に生じる光漏れ領域を透過する光を遮ることで、斜め方向から見たときのコントラスト比を向上させ、視野角を拡大するために設けられている。したがって、所望の視野角と光漏れ領域の広がりとに応じて、ブラックマトリクスの寸法が決定される。さらに本発明は、後述する

40

50

発明の実施の形態で明らかになるように、ブラックマトリクス幅（データ線の延びる方向に直交する方向へのブラックマトリクスの広がり）を決定するための簡便な数式を提供する。

#### 【0017】

本発明のアクティブマトリクス型液晶表示装置では、第1の基板上にオーバコート層を有してもよく、その場合は、オーバコート層の下面（第1の基板側）にブラックマトリクスを設けても、オーバコート層の上面（液晶層側）にブラックマトリクスを設けてもよい。

#### 【発明の効果】

#### 【0018】

10

以上説明したように本発明は、TFT基板上にブラックマトリクス（遮光層）を設けることにより、カラーフィルタをTFT基板側に設ける場合であっても、データ線を太くすることなく視野角を広くすることができるという効果がある。

#### 【発明を実施するための最良の形態】

#### 【0019】

次に、本発明の好ましい実施の形態について、図面を参照して説明する。

#### 【0020】

図1は本発明の第1の実施形態のアクティブマトリクス型液晶表示装置の構成を示す模式断面図である。このアクティブマトリクス型液晶表示装置は、図5に示した従来の液晶表示装置と同様にカラーフィルタ（色層13）がTFT基板10側に設けられたものであるが、TFT基板10に、さらに、斜め方向の光に対する遮光層となるブラックマトリクス16が設けられている点で、図5に示したものと相違する。以下、図1に示す液晶表示装置について詳しく説明する。

20

#### 【0021】

TFT基板10では、透明なガラス基板11の一方の主面上にパターンニングされ相互に平行に配列した複数のデータ線12が設けられ、ガラス基板11のこの主面上の領域のうちデータ線12に覆われていない部分には、カラーフィルタを構成する色層13が形成されている。データ線12は不透明な導電性材料から構成され、図示紙面に垂直な方向に延びている。また、色層13は、その一部が、データ線12の縁からデータ線12の上面に向けてせり出している。

30

#### 【0022】

ブラックマトリクス16は、データ線12上であってデータ線12と同じ方向に延び、その下面がデータ線12の上面と接するように設けられている。ブラックマトリクス12は、図示横方向には、データ線12上にせり出した色層13の上面にもせり出し、データ線12の縁にあたる部分よりもさらに色層13の中心方向に向かって色層13上にはみ出している。ブラックマトリクス16のこのはみ出し幅については後述する。ブラックマトリクス12は、遮光性を有する材料によって構成されている。この実施形態の場合、ブラックマトリクス16は導電性を有してもよいが、導電性を有する場合には、電氣的にデータ線12の幅が拡大したこととなって、液晶表示装置の電氣的特性に悪影響を及ぼす可能性がある。したがって、ブラックマトリクス16は、例えばカーボンブラックの微粉末を樹脂中に拡散させたものなどの、絶縁性の材料で構成することが好ましい。

40

#### 【0023】

色層13の上面及びブラックマトリクス16の上面を滑らかに覆うように透明なオーバコート層14が設けられ、オーバコート層14の上面には画素ごとに透明な画素電極15が形成されている。画素電極15は、オーバコート層14上にマトリクス状に配置するとともに、例えばITO（酸化インジウム・スズ）などによって形成されている。データ線12は、2つの画素電極15の間隙の部分に対応して配置している。

#### 【0024】

なお、TFT基板10には、このほか、ゲート線（不図示）や、画素ごとに設けられたTFT（不図示）などが形成されている。TFTにはデータ線12からデータ信号が供給

50

される。さらにこのアクティブマトリクス型液晶表示装置には、1対の偏光板（不図示）や位相差補償板（不図示）などが取り付けられている。

#### 【0025】

一方、対向基板20は、図5に示したものと同一のものであって、透明なガラス基板21とITOなどからなる透明な共通電極22とを備えている。そして、この液晶表示装置は、画素電極15と共通電極22とが互いに向き合うようにして所定の間隔でTF基板10と対向基板20とを配置し、これらの間に液晶層30を封入した構成となっている。

#### 【0026】

次に、ブラックマトリクス16の幅方向（図示横方向）の寸法について説明する。ブラックマトリクス16は、画素電極15間の間隙に生じる光漏れ領域Aを通過する光を遮ることで、斜め方向から見たときのコントラスト比を向上させ、視野角を拡大するために設けられるものである。斜め方向の光であっても、光漏れ領域A以外の領域（正常領域）を少しでも通過するものは、ノーマリホワイトモードで各画素電極15に電圧を印加して黒表示とさせたときには、正常領域を通過することでかなり減光するので、コントラスト比の低下への影響はほとんどないと考えられる。そこで、光漏れ領域のみを通過する斜め方向の光の角度範囲をどこまで許容するかに応じて、ブラックマトリクス16の幅を決めればよいことになる。所望の視野角を $2\theta$ として、ガラス基板21の法線に対して $\theta$ だけ傾きかつ光漏れ領域Aのオーバコート層14側の端部を通る光路（図示矢印Cに示す光路）がちょうどブラックマトリクス16の端部にかかるように、ブラックマトリクス16の幅を決めればよい。このようにすれば、図示点線の矢印Dで示すような、データ線12では遮光されずに光漏れ領域Aを通過することとなる光は、ブラックマトリクス16によって遮られることになる。

#### 【0027】

すなわち、液晶層30の厚さ $d_{LC}$ やオーバコート層14の厚さ $d_{OC}$ 、液晶層30の電気的性質、画素電極15の間隔や配置、各層の光学的性質（屈折率など）などに基づいて光漏れ領域の位置を求め、所望の視野角特性が得られるようにブラックマトリクス16の幅を決めればよい。

#### 【0028】

このようにしてブラックマトリクス16の幅を決めることは、公知のシミュレーション技術を用いることによって可能であるが、ブラックマトリクス16の幅を決定する因子が数多くあるので、幅の最適値を求めるための計算量が莫大なものとなる。そこで本発明者はさらに実験を行い、より簡便にブラックマトリクス16の寸法を決める方法を見出したので、この方法について説明する。

#### 【0029】

現在生産されているような液晶表示装置の場合、液晶層30の厚さ $d_{LC}$ 、画素電極15間の間隙の大きさ、ブラックマトリクス16上でのオーバコート層14の厚さ $d_{OC}$ は、いずれも、数 $\mu\text{m}$ から十数 $\mu\text{m}$ の範囲にあると考えられる。このような液晶表示装置をノーマリホワイトモードで使用し、データ線12（ブラックマトリクス16）をはさんで隣接する画素の両方で黒表示を行った場合、画素電極15間に発生する横方向電界によって（あるいは画素電極15間の領域での縦方向電界の低下によって）、光漏れ領域Aが発生する。この光漏れ領域Aは、上述したように、液晶層30において、画素電極15間の間隙に対応する領域のみならず、画素電極15の縁の位置から画素電極15の中心に向かってある程度の広がりをもつ。図1に示す構成においては、オーバコート層14をはさんで画素電極15の下側にブラックマトリクス16が設けられることから、ブラックマトリクス16の幅は、画素電極15間の間隙よりも大きい必要がある。したがって、ブラックマトリクス16は、画素電極15とオーバラップすることとなるから、このオーバラップ部分の幅をWとする。

#### 【0030】

液晶層30における上述した横方向電界は、明らかに、各画素電極15に例えばビット反転駆動で電圧を印加するか、ゲート線反転駆動で電圧を印加するかによって、相違する

。そこで、本発明者らは、上述した現在生産されているような液晶表示装置においてこれらの駆動の違いも考慮して検討を行ったところ、この液晶表示装置で得ようとする視野角を  $2\theta$  として、上述のオーバーラップ部分の幅  $W$  について、

$$W \geq d_{LC}/2 + d_{OC} \cdot \tan \theta \quad (\text{ドット反転駆動の場合}),$$

$$W \geq d_{LC}/4 + d_{OC} \cdot \tan \theta \quad (\text{ゲート線反転駆動の場合})$$

とすればよいことを見出した。ここで視野角は、白表示と黒表示とのコントラスト比が 10% 以上である視野の角度範囲であると規定する（以下において同じ）。もちろん、 $W$  をむやみに大きくすると開口率が低下するから、上記の式が成立する範囲で  $W$  を小さくすることが望ましい。

#### 【0031】

10

表 2 は、位相差補償板付きの 9.4" UXGA（画素ピッチ  $120 \mu\text{m}$ ）の液晶パネルにおいて、液晶層 30 の厚さ  $d_{LC}$  を  $4.5 \mu\text{m}$ 、画素電極 15 間の間隙を  $6 \mu\text{m}$ 、ブラックマトリクス上のオーバコート層 14 の厚さ  $d_{OC}$  を  $0.5 \sim 30 \mu\text{m}$  とし、ビット反転駆動を行った場合の、白表示と黒表示とのコントラスト比が 10% 以上である視野角  $2\theta$  とオーバーラップ部分の幅  $W$  との関係を示したものである。表 2 から、上述の式を満たすように  $W$  を設定することで、良好な表示特性、視野角特性が得られることが分かる。

#### 【0032】

また、表 2 より、開口率を 45%～50% から低下させることなく、左右視野角  $110^\circ$  以上（位相差補償板の性能）の良好な視野角特性を得るためには、ブラックマトリクス上のオーバコート層膜厚を  $1 \mu\text{m}$  以下にする必要がある。

20

#### 【0033】

ただし、ブラックマトリクスの段差（ $1 \sim 2 \mu\text{m}$ ）を平坦化できなければ、液晶のディレクタに乱れが生じ配向不良が発生するため、平坦性を保ち、最大段差を  $0.5 \mu\text{m}$  以下にしつつ、オーバコート層を薄膜化する必要がある。本発明者らが実験したところ、オーバコート層として塗布時の粘度が  $5 \sim 15 \text{ mPa} \cdot \text{s}$ （ $5 \sim 15 \text{ cP}$ ）のアクリル樹脂（JSR 製 PC405、PC415）をスピンコートを用いて塗布することにより、ブラックマトリクスの段差を平坦化しつつ、ブラックマトリクス上のオーバコート層の膜厚を  $1 \mu\text{m}$  以下にすることができることが分かった。

#### 【0034】

なお、本実施の形態では、色層上にブラックマトリクスを新たに設ける例で説明を行ったが、隣り合う色層を重ねることによりブラックマトリクスと同等の機能をもたせてもよい。

30

#### 【0035】



【表 2】

| オーバコート層膜厚<br>$d_{oc}$ | オーバーラップ部分の幅<br>$W$ | 視野角<br>$2\theta$ | 開口率 |
|-----------------------|--------------------|------------------|-----|
| $2\mu m$              | $2\mu m$           | $85^\circ$       | 50% |
|                       | $3\mu m$           | $90^\circ$       | 45% |
|                       | $4\mu m$           | $100^\circ$      | 40% |
| $1\mu m$              | $2\mu m$           | $100^\circ$      | 50% |
|                       | $3\mu m$           | $110^\circ$      | 45% |
|                       | $4\mu m$           | $120^\circ$      | 40% |
| $0.5\mu m$            | $2\mu m$           | $110^\circ$      | 50% |
|                       | $3\mu m$           | $120^\circ$      | 45% |
|                       | $4\mu m$           | $120^\circ$      | 40% |

10

20

## 【0036】

図2は、本発明の第2の実施形態のアクティブマトリクス型液晶表示装置の構成を示す模式断面図である。この液晶表示装置は、図1に示すものと同様の構成のものであるが、オーバコート層14のデータ線12側の面ではなく、オーバコート層14の液晶層30側の表面にブラックマトリクス16が形成されている点で、図1に示すものと相違している。この実施形態でも、もちろん、ブラックマトリクス16は、データ線12の上方に配置している。画素電極15の縁部はブラックマトリクス16に覆い被さるように形成されている。ブラックマトリクス16は、複数の画素電極15に接することになるので、絶縁性の材料で構成する必要がある。また、ブラックマトリクス16を誘電率が高い材料で構成することにより、液晶層30における画素電極15間の横方向電界を緩和することができ、光漏れ領域Aの幅を狭くするという効果も生じる。

30

40

## 【0037】

この液晶表示装置においても、図1に示したものと同様に、光漏れ領域のみを通過する斜め方向の光の角度範囲をどこまで許容するかに応じて、ブラックマトリクス16の幅を決めればよいことになる。すなわち、液晶層30の厚さ $d_{LC}$ 、液晶層30の電氣的性質、画素電極15の間隔や配置、各層の光学的性質（屈折率など）などに基づいて光漏れ領域の位置を求め、所望の視野角特性が得られるようにブラックマトリクス16の幅を決めればよい。より簡便にブラックマトリクス16の幅を求める方法としては、本発明者が見出したものであるが、画素電極の厚みを無視できるものとして、画素電極15とブラックマトリクス16とが重なる部分の幅 $W$ を、

$$W \geq d_{LC} / 2 \quad (\text{ドット反転駆動の場合}),$$

$$W \geq d_{LC} / 4 \quad (\text{ゲート線反転駆動の場合})$$

とするものがある。

## 【0038】

この液晶表示装置は図1に示したものに比べて $W$ を小さくすることができ、したがって開口率をより向上させることができる。

## 【0039】

図3は、本発明の第3の実施形態のアクティブマトリクス型液晶表示装置の構成を示す模式断面図である。この液晶表示装置は、図2に示すものと同様の構成のものであるが、

50

オーバーコート層 14 上に設けられたブラックマトリクス 16 が、画素電極 15 の縁部に乗り出すように形成されている点で、図 2 に示すものと相違している。

#### 【0040】

この液晶表示装置においても、図 1 に示したものと同様に、光漏れ領域のみを通過する斜め方向の光の角度範囲をどこまで許容するかに応じて、ブラックマトリクス 16 の幅を決めればよいことになる。すなわち、液晶層 30 の厚さ  $d_{LC}$ 、液晶層 30 の電気的性質、画素電極 15 の間隔や配置、各層の光学的性質（屈折率など）などに基づいて光漏れ領域の位置を求め、所望の視野角特性が得られるようにブラックマトリクス 16 の幅を決めればよい。より簡便にブラックマトリクス 16 の幅を求める方法としては、本発明者が見出したものであるが、画素電極 15 とブラックマトリクス 16 とが重なる部分の幅  $W$  を、

$W \geq d_{LC} / 2$  （ドット反転駆動の場合）、

$W \geq d_{LC} / 4$  （ゲート線反転駆動の場合）

とするものがある。この液晶表示装置では、 $W$  をより小さくすることができ、開口率をさらに向上することができる。

#### 【0041】

図 4 は、本発明の第 4 の実施形態のアクティブマトリクス型液晶表示装置の構成を示す模式断面図である。この液晶表示装置は、図 1 に示す液晶表示装置からオーバーコート層を除去した構成のものである。画素電極 15 は色層 13 の上に直接形成されている。画素電極 15 の縁部はブラックマトリクス 16 に覆い被さるように形成されている。ブラックマトリクス 16 は、絶縁性であって誘電率の高い材料で構成されている。

#### 【0042】

オーバーコート層は液晶層 30 に印加される横方向電界を緩和するために設けられているものであるが、ブラックマトリクス 16 を誘電率が高い材料で構成することにより、ブラックマトリクス 16 自体が液晶層 30 における画素電極 15 間の横方向電界を緩和することとなり、オーバーコート層を省略することが可能になる。

#### 【0043】

この液晶表示装置においても、図 1 に示したものと同様に、光漏れ領域のみを通過する斜め方向の光の角度範囲をどこまで許容するかに応じて、ブラックマトリクス 16 の幅を決めればよいことになる。すなわち、液晶層 30 の厚さ  $d_{LC}$ 、液晶層 30 の電気的性質、画素電極 15 の間隔や配置、各層の光学的性質（屈折率など）などに基づいて光漏れ領域の位置を求め、所望の視野角特性が得られるようにブラックマトリクス 16 の幅を決めればよい。より簡便にブラックマトリクス 16 の幅を求める方法としては、本発明者が見出したものであるが、画素電極 15 とブラックマトリクス 16 とが重なる部分の幅  $W$  を、

$W \geq d_{LC} / 2$  （ドット反転駆動の場合）、

$W \geq d_{LC} / 4$  （ゲート線反転駆動の場合）

とするものがある。

#### 【0044】

オーバーコート層を設けていないことにより、この液晶表示装置は図 1 に示したものに比べて  $W$  を小さくすることができ、したがって開口率をより向上させることができる。

#### 【図面の簡単な説明】

#### 【0045】

【図 1】本発明の第 1 の実施形態のアクティブマトリクス型液晶表示装置の模式断面図である。

【図 2】本発明の第 2 の実施形態のアクティブマトリクス型液晶表示装置の模式断面図である。

【図 3】本発明の第 3 の実施形態のアクティブマトリクス型液晶表示装置の模式断面図である。

【図 4】本発明の第 4 の実施形態のアクティブマトリクス型液晶表示装置の模式断面図である。

【図 5】従来のアクティブマトリクス型液晶表示装置の模式断面図である。

【図 6】 アクティブマトリクス型液晶表示装置の等価回路図である。

【符号の説明】

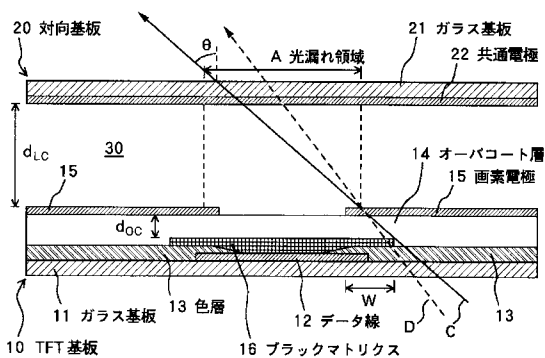
【0046】

- 10 TFT 基板
- 11, 21 ガラス基板
- 12 データ線（映像信号線）
- 13 色層（カラーフィルタ）
- 14 オーバコート層
- 15 画素電極
- 16 ブラックマトリクス（遮光層）
- 20 対向基板
- 21 ガラス基板
- 22 共通電極
- 30 液晶層
- 31 ディレクタ
- 40 画素部分
- 41 TFT
- 42 ゲート線（走査線）
- 43 画素容量
- 44, 45 ドライバ
- A 光漏れ領域

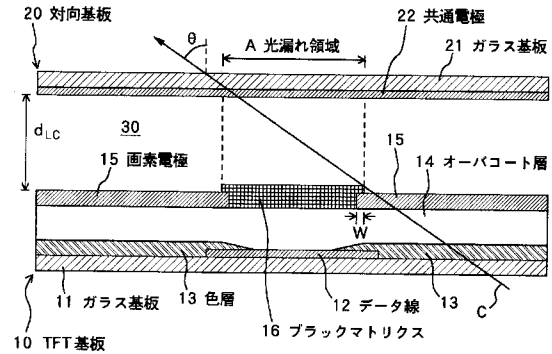
10

20

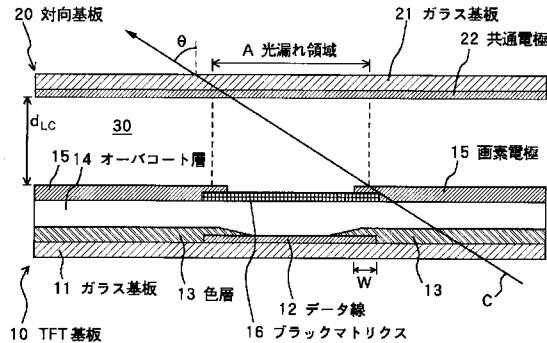
【図 1】



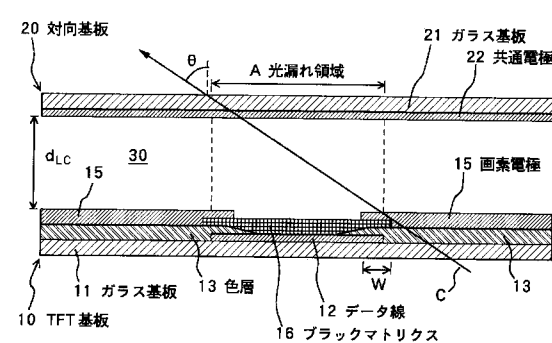
【図 3】



【図 2】



【図 4】



[illegible][illegible]

---

フロントページの続き

(72)発明者 丸山 宗生

東京都港区芝五丁目7番1号 日本電気株式会社内

(72)発明者 山本 勇司

東京都港区芝五丁目7番1号 日本電気株式会社内

(72)発明者 岡本 守

東京都港区芝五丁目7番1号 日本電気株式会社内

Fターム(参考) 2H090 HA04 HB07X HD03 LA04 LA06 LA15

2H091 FA02Y FA11 FA35Y FB02 FD04 GA03 GA13 LA03 LA15 LA17

LA19

2H092 HA04 JA24 JB31 JB52 NA19 NA25 PA08 PA09 PA10

|                |                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                            |         |            |
|----------------|--------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|---------|------------|
| 专利名称(译)        | 有源矩阵型液晶显示装置                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                |         |            |
| 公开(公告)号        | <a href="#">JP2004163979A</a>                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                              | 公开(公告)日 | 2004-06-10 |
| 申请号            | JP2004027787                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                               | 申请日     | 2004-02-04 |
| [标]申请(专利权)人(译) | NEC液晶技术株式会社                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                |         |            |
| 申请(专利权)人(译)    | NEC LCD科技有限公司                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                              |         |            |
| [标]发明人         | 坂本道昭<br>丸山宗生<br>山本勇司<br>岡本守                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                |         |            |
| 发明人            | 坂本 道昭<br>丸山 宗生<br>山本 勇司<br>岡本 守                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                            |         |            |
| IPC分类号         | G02F1/1333 G02F1/1335 G02F1/1368                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                           |         |            |
| FI分类号          | G02F1/1368 G02F1/1333.505 G02F1/1335.505                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                   |         |            |
| F-TERM分类号      | 2H090/HA04 2H090/HB07X 2H090/HD03 2H090/LA04 2H090/LA06 2H090/LA15 2H091/FA02Y 2H091/FA11 2H091/FA35Y 2H091/FB02 2H091/FD04 2H091/GA03 2H091/GA13 2H091/LA03 2H091/LA15 2H091/LA17 2H091/LA19 2H092/HA04 2H092/JA24 2H092/JB31 2H092/JB52 2H092/NA19 2H092/NA25 2H092/PA08 2H092/PA09 2H092/PA10 2H092/KB26 2H190/HA04 2H190/HB07 2H190/HD03 2H190/LA04 2H190/LA06 2H190/LA15 2H191/FA02Y 2H191/FA16Y 2H191/FA22X 2H191/FA22Z 2H191/FA30X 2H191/FA30Z 2H191/FB23 2H191/FD20 2H191/FD25 2H191/GA19 2H191/KA05 2H191/LA03 2H191/LA25 2H191/PA65 2H192/AA24 2H192/EA04 2H192/EA06 2H192/EA17 2H192/EA42 2H192/EA56 2H192/EA66 2H291/FA02Y 2H291/FA16Y 2H291/FA22X 2H291/FA22Z 2H291/FA30X 2H291/FA30Z 2H291/FB23 2H291/FD20 2H291/FD25 2H291/GA19 2H291/KA05 2H291/LA03 2H291/LA25 2H291/PA65 |         |            |
| 代理人(译)         | 宫崎昭雄<br>伊藤 克博                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                              |         |            |
| 外部链接           | <a href="#">Espacenet</a>                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                  |         |            |

#### 摘要(译)

解决的问题：即使在有源矩阵型液晶显示装置的TFT基板侧设置有滤色器的情况下，通过减小漏光区域对数据线的影来扩大视角。沿数据线12在数据线12和保护层13之间插入黑矩阵16。确定黑矩阵16的尺寸，以根据两个相邻像素电极15之间的电势差在预定的视角范围内阻挡通过液晶层30中产生的漏光区域A的光（箭头D）。。

[选型图]图1

