

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2007-293158

(P2007-293158A)

(43) 公開日 平成19年11月8日(2007.11.8)

(51) Int.Cl.	F I	テーマコード (参考)
GO2F 1/1343 (2006.01)	GO2F 1/1343	2H091
GO2F 1/1368 (2006.01)	GO2F 1/1368	2H092
GO2F 1/13357 (2006.01)	GO2F 1/13357	
GO2F 1/1335 (2006.01)	GO2F 1/1335 505	

審査請求 未請求 請求項の数 7 O L (全 13 頁)

(21) 出願番号	特願2006-123139 (P2006-123139)	(71) 出願人	000006633
(22) 出願日	平成18年4月27日 (2006. 4. 27)		京セラ株式会社
			京都府京都市伏見区竹田鳥羽殿町 6 番地
		(72) 発明者	永田 康成
			鹿児島県霧島市隼人町内 9 9 9 番地 3 京
			セラ株式会社鹿児島隼人工場内
		F ターム (参考)	2H091 FA02Y FA41Z GA02 GA13 LA11
			LA16
			2H092 GA13 GA15 GA26 HA03 JA24
			JB43 JB68 JB69 NA11 NA25
			PA07 PA08 PA13

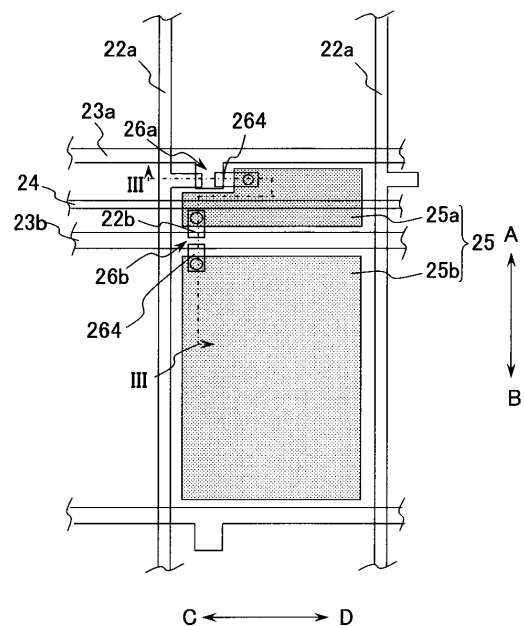
(54) 【発明の名称】 液晶表示パネル、液晶表示装置および液晶表示システム

(57) 【要約】

【課題】 より広い範囲で表示輝度を変化させることが可能で、階調反転の発生を抑制しつつ充分な視野角を確保することが可能で、且つ、配線構造の複雑化を抑制することが可能な液晶表示パネル、液晶表示装置および液晶表示システムを提供する。

【解決手段】 本発明に係る液晶表示パネルXは、矢印A B方向に配列されるソース配線22a、22bおよび矢印C D方向に配列されるゲート配線23a、23bを備え、複数の画素Gが構成されている。これらの複数の画素Gの各々は複数の副画素を含んでなり、複数の副画素における第1副画素はスイッチング素子26aを介してソース配線22aおよびゲート配線23aに接続され、第2副画素はスイッチング素子26bを介して第1副画素およびゲート配線23bに接続されている。

【選択図】 図2



【特許請求の範囲】

【請求項 1】

第 1 方向に配列される複数のソース配線および該ソース配線に対して交差する第 2 方向に配列される複数のゲート配線を備え、複数の画素が構成されている液晶表示パネルであって、

前記複数の画素の各々は複数の副画素を含んでなり、

前記複数の副画素における第 1 副画素は第 1 スイッチング素子を介して前記複数のソース配線のうちの一のソース配線および第 1 ゲート配線に接続され、第 n (n は 2 以上の自然数) 副画素は第 n スイッチング素子を介して第 $(n-1)$ 副画素および第 n ゲート配線に接続されていることを特徴とする、液晶表示パネル。

10

【請求項 2】

前記各画素における複数の副画素のうちの前記第 n 副画素は全て一のゲート配線に接続されている、請求項 1 に記載の液晶表示パネル。

【請求項 3】

前記各副画素は、該各副画素に入射される光の少なくとも一部が通過するカラーフィルタを含んでなる、請求項 1 または 2 に記載の液晶表示パネル。

【請求項 4】

前記各副画素は、電圧未印加時における透過率が最小となるように構成されている、請求項 1 から 3 のいずれか一つに記載の液晶表示パネル。

【請求項 5】

請求項 1 から 4 のいずれか一つに記載の液晶表示パネルと、該液晶表示パネルの一方主面に対向配置されるバックライトとを備えることを特徴とする、液晶表示装置。

20

【請求項 6】

請求項 1 から 4 のいずれか一つに記載の液晶表示パネルを含んでなる液晶表示装置と、前記第 n ゲート配線を伝搬する信号の制御を行うための制御手段と、を備えることを特徴とする、液晶表示システム。

【請求項 7】

外光の光量を検知するセンサを更に備え、

前記制御手段は前記センサにより検知された光量に応じて前記信号の制御を行う、請求項 6 に記載の液晶表示システム。

30

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、例えばスイッチング素子として TFT (Thin Film Transistor: 薄膜トランジスタ) を有するアクティブマトリクス型の液晶表示パネル、液晶表示装置および液晶表示システムに関するものである。

【背景技術】

【0002】

近年、携帯型情報端末などの比較的小型の情報通信機器のみならず、モニターやカーナビゲーション装置などの比較的大型の電気機器にも、液晶表示パネルを備える液晶表示装置が普及してきている。しかしながら、携帯型情報端末やカーナビゲーション装置では、日中のように外光の光量が多い(明るい)場合、視認性を向上すべく表示輝度を非常に高くする必要がある一方、夜間のように外光の光量が少ない(暗い)場合、眩しさを低減すべく表示輝度を十分に低くする必要がある。そこで、外光の光量の変化が多い場合でも適切に表示画像を認識可能とすべく、表示輝度を変化させる技術が開発され、例えば特許文献 1～3 に開示されている。

40

【特許文献 1】特開 2004-212798 号公報

【特許文献 2】特開 2002-062856 号公報

【特許文献 3】特開 2002-333870 号公報

【発明の開示】

50

【発明が解決しようとする課題】

【0003】

特許文献1に開示されている技術は、外光の光量が多い場合に十分な表示輝度を確保することができるバックライト（例えば冷陰極蛍光ランプ（CFL））を採用し、外光の光量が少ない場合にバックライトの光量を低減することによって、表示輝度の低減を図るものである。しかしながら、本技術では、例えばバックライトとしてCFLを採用した場合、光量を低減すべく入力する電力を小さくすると、放電を十分に維持することができなくなる場合がある。つまり、本技術では、比較的狭い範囲でしか表示輝度を変化させることができないため、携帯型情報端末やカーナビゲーション装置の使用環境において望まれる広い範囲で表示輝度を変化させることが困難である。

10

【0004】

特許文献2に開示されている技術は、外光の光量が多い場合に電圧や周波数（パルス）を調整することにより液晶表示パネルの表示領域を構成する各画素の階調を最も表示輝度の大きい階調に設定して十分な表示輝度を確保し、外光の光量が少ない場合に電圧や周波数を調整することにより上記各画素の階調を表示輝度の小さい階調に設定して表示輝度を低減するものである。しかしながら、本技術で表示輝度を小さくするには低階調の表示を多用するため、低階調に圧縮された表示となる。そのため、同一画像を表示する場合において、低階調に圧縮された画像は、全階調（低階調から高階調までわたる全ての階調）を用いて表示する画像と比べて、より細かい（より階調幅の狭い）階調を使用することとなる。したがって、本技術では、低階調の表示を多用することや、より階調幅の狭いこと

20

【0005】

特許文献3に開示されている技術は、外光の光量が多い場合に各画素を構成する複数の副画素全て「ON」（点灯状態）にして十分な表示輝度を確保し、外光の光量が少ない場合に複数の副画素のうちの一部のみを「ON」にすることによって表示輝度を低減するものである。しかしながら、本技術では、各画素における複数の副画素が全て独立して制御可能な構成とされているため、配線数が増加してしまい配線構造が非常に複雑となってしまう、ひいては各画素の開口率が小さくなってしまいうという問題がある。

30

【0006】

本発明は、このような事情のもとで考え出されたものであって、より広い範囲で表示輝度を変化させることが可能で、階調反転の発生を抑制しつつ十分な視野角を確保することが可能で、且つ、配線構造の複雑化を抑制することが可能な液晶表示パネル、液晶表示装置および液晶表示システムを提供することを、目的とする。

【課題を解決するための手段】

【0007】

本発明の第1の側面に係る液晶表示パネルは、第1方向に配列される複数のソース配線および該ソース配線に対して交差する第2方向に配列される複数のゲート配線を備え、複数の画素が構成されている液晶表示パネルであって、前記複数の画素の各々は複数の副画素を含んでなり、前記複数の副画素における第1副画素は第1スイッチング素子を介して前記複数のソース配線のうちの一のソース配線および第1ゲート配線に接続され、第 n （ n は2以上の自然数）副画素は第 n スイッチング素子を介して第（ $n-1$ ）副画素および第 n ゲート配線に接続されていることを特徴としている。

40

【0008】

本液晶表示パネルにおいて前記各画素における複数の副画素のうちの前記第 n 副画素は全てのゲート配線に接続されているのが好ましい。

【0009】

本液晶表示パネルにおいて前記各副画素は、該各副画素に入射される光の少なくとも一部が通過するカラーフィルタを含んでなるのが好ましい。

50

【0010】

本液晶表示パネルにおいて前記各副画素は、電圧未印加時における透過率が最小となるように構成されているのが好ましい。

【0011】

本発明の第2の側面に係る液晶表示装置は、本発明の第1の側面に係る液晶表示パネルと、該液晶表示パネルの一方主面に対向配置されるバックライトとを備えることを特徴としている。

【0012】

本発明の第3の側面に係る液晶表示システムは、本発明の第1の側面に係る液晶表示パネルを含んでなる液晶表示装置と、前記第 n ゲート配線を伝搬する信号の制御を行うための制御手段と、を備えることを特徴としている。 10

【0013】

本液晶表示システムは、外光の光量を検知するセンサを更に備え、前記制御手段は前記センサにより感知された光量に応じて前記信号の制御を行うのが好ましい。

【発明の効果】**【0014】**

本発明の第1の側面に係る液晶表示パネルでは、複数の画素の各々が複数の副画素を含んでなり、複数の副画素における第1副画素が第1スイッチング素子を介して複数のソース配線のうちの1のソース配線および第1ゲート配線に接続され、第 n 副画素が第 n スイッチング素子を介して第 $(n-1)$ 副画素および第 n ゲート配線に接続されている。そのため、本液晶表示パネルでは、各画素における複数の副画素を個別に独立駆動させることができ、各画素において駆動する副画素を適宜選択することにより駆動する副画素の面積を調整することができる。したがって、本液晶表示パネルでは、バックライトの光量を変化させずに（例えば最大光量に設定したままの状態）、駆動する副画素の面積を調整することにより、表示輝度を変化させることができる。つまり、本液晶表示パネルでは、例えばCFLの放電状態などの制約を受けることなく、より広い範囲で表示輝度を変化させることができるのである。 20

【0015】

また、本液晶表示パネルでは、上述の構成としたことにより、各副画素に作用する電圧や周波数を調整しなくても各画素の階調を調整することが可能となる。つまり、本液晶表示パネルでは、表示輝度を小さくする場合においても、各副画素において全階調を用いて表示されるため、階調幅を十分に大きく確保することができる。したがって、本液晶表示パネルでは、全階調を使用し且つ階調幅を十分に確保できるので、階調反転が発生を抑制しつつ十分な視野角を確保することができるのである。 30

【0016】

さらに、本液晶表示パネルでは、第 $(n-1)$ 副画素に第 n 副画素を接続（従属）させる構造としたことにより、各副画素を個別に独立駆動可能な構成とする場合に比べて、配線構造を簡略化することができ、ひいては各画素の開口率をより大きく確保することが可能となる。このように、画素の開口率を大きくすると、光の透過率および反射率を高めることができるので、同じバックライトを用いた場合に透過表示の輝度をより高めることができ、同じ周囲光量の場合に反射表示の輝度をより高めることができる。 40

【0017】

本液晶表示パネルにおいて、各画素における複数の副画素のうちの第 n 副画素が全てのゲート配線に接続されている場合、この1のゲート配線（第 n ゲート配線）に対して制御信号を送ることにより各画素の第 n 副画素を一括して制御することができるのに加え、配線構造の簡略化（例えば配線数や駆動回路数の低減）を図ることができる。

【0018】

本液晶表示パネルにおいて、前記各副画素が、該各副画素に入射される光の少なくとも一部が通過するカラーフィルタを含んでなる場合、画像表示をカラー表示とするうえで好適である。 50

【0019】

本液晶表示パネルにおいて、各副画素が、電圧未印加時における透過率が最小となるように構成されている場合、表示させない副画素を黒表示にするうえで好適である。このように、表示させない副画素を適切に黒表示させると、この表示させない副画素からの光の漏れに起因して表示画像全体の色純度が低下してしまうのを抑制することができる。また、表示させない副画素の「ON」「OFF」を制御するスイッチング素子を「OFF」にするだけで、表示させない副画素を適切に黒表示にすることができる。

【0020】

本発明の第2の側面に係る液晶表示装置は、上述した本発明の第1の側面に係る液晶表示パネルと同様の効果を楽しむことができる。すなわち、本液晶表示装置では、例えばバックライトとしてCFLを採用した場合においても該CFLの放電状態などの制約を受けることなく、より広い範囲で表示輝度を変化させることができるのである。また、本液晶表示装置は、各副画素に作用する電圧や周波数を調整しなくても各画素の階調を調整することができるので、階調の刻みが充分に広くなり、階調反転の発生を抑制しつつ充分な視野角を確保することができる。さらに、本液晶表示装置は、各副画素を個別に独立駆動可能な構成とする場合に比べて、配線構造を簡略化することができ、その分、画素の開口率をより大きく確保することができるので、光の透過率および反射率を高め、ひいては透過表示あるいは反射表示の輝度をより高めることができる。

【0021】

本発明の第3の側面に係る液晶表示システムは、本発明の第1の側面に係る液晶表示パネルを含んで構成される液晶表示装置を備えていることから、上述した本発明の第1の側面に係る液晶表示パネルと同様の効果を楽しむことができる。すなわち、本液晶表示システムでは、例えば液晶表示装置のバックライトとしてCFLを採用した場合においても該CFLの放電状態などの制約を受けることなく、より広い範囲で表示輝度を変化させることができるのである。また、本液晶表示システムは、各副画素に作用する電圧や周波数を調整しなくても各画素の階調を調整することができるので、階調の刻みが充分に広くなり、階調反転の発生を抑制しつつ充分な視野角を確保することができる。さらに、本液晶表示システムは、各副画素を個別に独立駆動可能な構成とする場合に比べて、配線構造を簡略化することができ、その分、画素の開口率をより大きく確保することができるので、光の透過率および反射率を高め、ひいては透過表示あるいは反射表示の輝度をより高めることができる。

【0022】

本液晶表示システムにおいて、外光の光量を検知するセンサを更に備え、制御手段がセンサにより検知された光量に応じて信号の制御を行う場合、外光の光量に応じて適切な表示輝度に調整することができる。つまり、本構成の液晶表示システムでは、外光の光量を問わず、適切な表示輝度（例えば視認するのに適した表示輝度）を自動的に維持するうえで好適である。

【発明を実施するための最良の形態】

【0023】

図1は、本発明の実施形態に係る液晶表示パネルXの概略構成を表す断面図である。図2は、図1に示す液晶表示パネルXの画素の一つの概略構成を表す平面図である。図3は、図2のIII-III線に沿った断面図である。

【0024】

液晶表示パネルXは、液晶層10、第1基体20、第2基体30、および封止部材40を備えており、第1基体20と第2基体30との間に液晶層10を介在させ、該液晶層10を封止部材40により封止することにより、画像を表示するための複数の画素Gを含んでなる表示領域Pが構成されている。

【0025】

液晶層10は、電気的、光学的、力学的、あるいは磁気的な異方性を示し、固体の規則性と液体の流動性を併せ持つ液晶を含んでなる層である。この液晶としては、ネマティック

10

20

30

40

50

ク液晶、コレステリック液晶、スメクティック液晶などが挙げられるが、本実施形態においてはネマティック液晶を採用する。

【0026】

第1基体20は、透明基板21、ソース配線22a、22b、ゲート配線23a、23b、補助容量部配線24、画素電極25を構成する副画素電極25a、25b、スイッチング素子26a、26b、および配向膜27を備えている。

【0027】

透明基板21は、後述する副画素電極25a、25bおよび配向膜27を支持し且つ液晶層10を封止するのに寄与する部材であり、その主面に対して交差する方向に光を適切に透過することが可能な構成とされている。透明基板21を構成する材料としては、ガラス、透光性プラスチックなどの所定の透光性（例えば透過された光が視認可能な程度以上の透過性）を有するものが挙げられる。

10

【0028】

ソース配線22a、22bは、後述の副画素電極25a、25bに所定の信号（画像信号）を伝搬するためのものであり、主として矢印AB方向に延びるように複数配列されている。

【0029】

ゲート配線23a、23bは、後述のスイッチング素子26a、26bを「ON」もしくは「OFF」させるための信号（走査信号）を伝搬するためのものであり、主として矢印CD方向（本実施形態においては矢印AB方向に対して略直交する方向）に延びるように複数配列されている。ここで、「ON」とは、ソース配線22a、22bと後述するドレイン配線264、264との間に電流が流れている状態、つまり副画素電極25aと副画素電極25bとが電氣的に導通している状態を意味し、「OFF」とは、ソース配線22a、22bとドレイン配線264、264との間に電流が流れていない状態、つまり副画素電極25aと副画素電極25bとが電氣的に導通していない状態を意味している。なお、ゲート配線23a、23bを構成する材料としては、クロム（Cr）、タンタル（Ta）、Al、Al合金、モリブデン（Mo）、タングステン（W）、銅（Cu）などが挙げられる。

20

【0030】

補助容量部配線24は、液晶層10と並列に容量を形成して十分な電圧保持状態を確保するためのものであり、後述する第2基体30の表示電極35に対して電氣的に接続されている。この補助容量部配線24と表示電極35との接続構造は、第1基体20において各画素Gの補助容量部配線24を相互に接続したうえで、その一部を後述する封止部材40あるいは第1基体20と第2基体30との間（ギャップ）に介在する導電性バンプ（図示せず）によって第2基体30の表示電極35に接続することにより達成される。

30

【0031】

副画素電極25a、25bは、後述の第2基体30の表示電極35との間に位置する液晶層10の液晶に所定の電圧を印加するための部材であり、一方（下方）側から入射した光を他方（上方）側に透過するように構成されている。副画素電極25aは、後述するスイッチング素子26a（具体的には、ドレイン配線264）を介してソース配線22aおよびゲート配線23aに接続されている。副画素電極25bは、後述するスイッチング素子26b（具体的には、ドレイン配線264）を介して副画素電極25aおよびゲート配線23bに接続されている。副画素電極25a、25bを構成する材料としては、ITO（Indium Tin Oxide）や酸化錫などの所定の透光性（例えば透過された光が視認可能な程度以上の透過性）を有する導電部材が挙げられる。また、副画素電極25aと副画素電極25bとの平面視における面積比率は、必要に応じて適宜設定すればよいが、全ての副画素電極25a、25bの面積を等しくすると、段階的に表示輝度を変化させるうえで好適であり、副画素電極25aと副画素電極25bとの面積比率を1：9（＝副画素電極25a：副画素電極25b）とすると、日中と夜間とのように外光の光量が大きく変化する際に視認し易い表示輝度に調整するうえで好適である。なお、本実施形態における副画素電

40

50

極 2 5 a と副画素電極 2 5 b との面積比率は 1 : 9 (= 副画素電極 2 5 a : 副画素電極 2 5 b) に設定されている。

【0032】

スイッチング素子 2 6 a, 2 6 b は、ソース配線 2 2 a, 2 2 b からの信号をドレイン配線 2 6 4, 2 6 4 に伝搬するかしないかを制御するためのものであり、例えば薄膜トランジスタ (T F T) などが挙げられる。スイッチング素子 2 6 a は、ゲート配線 2 3 a、ゲート絶縁膜 2 6 1、半導体層 2 6 2、不純物を注入した n^+ 半導体層 2 6 3、ソース配線 2 2 a、ドレイン配線 2 6 4、およびパシベーション層 (絶縁層) 2 6 5 を含んで構成されている。ゲート絶縁膜 2 6 1 は、ゲート配線 2 3 a と半導体層 2 6 2 を絶縁するための部材である。ゲート絶縁膜 2 6 1 の構成材料としては、S i N、S i O₂、T a₂ O₃ などが挙げられる。半導体層 2 6 2 は、ソース配線 2 2 a とドレイン配線 2 6 4 間の抵抗値を変化させるための部材である。半導体層 2 6 2 の構成材料としては S i などが挙げられる。不純物を注入した n^+ 半導体層 2 6 3 は、半導体層 2 6 2 とソース配線 2 2 a あるいはドレイン配線 2 6 4 との接触抵抗を小さくするための部材である。ドレイン配線 2 6 4 は、スイッチング素子 2 6 a を介してソース配線 2 2 a からの信号を副画素電極 2 5 a に伝搬するための部材である。ドレイン配線 2 6 4 を構成する材料としては、C r、T a、A l、A l 合金、M o、W、C u などが挙げられる。パシベーション層 2 6 5 は、半導体層 2 6 2 などを保護するため部材である。パシベーション層 2 6 5 の構成材料としては、S i N、S i O₂、T a₂ O₃ などが挙げられる。スイッチング素子 2 6 b は、ゲート配線 2 3 b、ゲート絶縁膜 2 6 1、半導体層 2 6 2、 n^+ 半導体層 2 6 3、ソース配線 2 2 b、ドレイン配線 2 6 4、およびパシベーション層 2 6 5 を含んで構成されている。

【0033】

配向膜 2 7 は、マクロ的にランダムな方向を向く (規則性が小さい) 液晶層 1 0 の液晶分子を所定方向に配向させるためのものであり、画素電極 2 5 およびスイッチング素子 2 6 a, 2 6 b が形成された透明基板 2 1 上に形成されている。配向膜 2 7 の構成材料としては、ポリイミド樹脂などが挙げられる。また、配向膜 2 7 の厚さは、必要に応じて適宜設定すればよいが、例えば 0. 0 5 μ m に設定される。

【0034】

第 2 基体 3 0 は、透明基板 3 1、遮光部材 3 2、カラーフィルタ 3 3、平坦化膜 3 4、表示電極 3 5 および配向膜 3 6 を備えている。

【0035】

透明基板 3 1 は、遮光部材 3 2、カラーフィルタ 3 3、平坦化膜 3 4、表示電極 3 5 および配向膜 3 6 を支持し且つ液晶層 1 0 を封止するのに寄与する部材であり、その主面に対して交差する方向に光を適切に透過することが可能な構成とされている。透明基板 3 1 を構成する材料としては、透明基板 2 1 を構成する材料と同様のものが挙げられる。

【0036】

遮光部材 3 2 は、光を遮る (光の透過量を所定値以下にする) ための部材であり、カラーフィルタ 3 3 間および各画素 G 間に形成されている。遮光部材 3 2 を構成する材料としては、遮光性の高い色 (例えば黒色) の染料や顔料が添加された樹脂 (例えばアクリル系樹脂)、C r などが挙げられる。このような遮光部材 3 2 を備えることにより、表示画像のコントラスト比を高めることができる。

【0037】

カラーフィルタ 3 3 は、該カラーフィルタ 3 3 に入射した光のうち所定の波長を選択的に吸収し、所定の波長のみを選択的に透過させるための部材、例えばアクリル系樹脂に染料や顔料を添加させることにより構成される。カラーフィルタ 3 3 としては、例えば赤色可視光の波長を選択的に透過させるための赤色カラーフィルタ (R)、緑色可視光の波長を選択的に透過させるための緑色カラーフィルタ (G)、青色可視光の波長を選択的に透過させるための青色カラーフィルタ (B) などが挙げられる。また、カラーフィルタ 3 3 の厚さは、光の透過量などを考慮して適宜設定すればよいが、例えば 1. 0 μ m に設定される。

【0038】

平坦化膜34は、遮光部材32およびカラーフィルタ33を配置することにより生じる凹凸を平坦化するためのものである。平坦化膜34を構成する材料としてはアクリル系樹脂などの透明樹脂が挙げられる。

【0039】

表示電極35は、第1基体20の画素電極25との間に位置する液晶層10の液晶に所定の電圧を印加するための部材であり、一方（下方）あるいは他方（上方）側から入射した光を他方（上方）あるいは一方（下方）側に透過するように構成されている。表示電極35と画素電極25との対向領域は画素Gを構成しており、本実施形態において画素Gはマトリクス（行列）状に配列されている。表示電極35を構成する材料としては、ITO
10
や酸化錫などの透光性を有する導電部材が挙げられる。また、表示電極35の厚さは、抵抗や光の透過率などを考慮して適宜設定すればよいが、例えば0.12 μmに設定される。

【0040】

配向膜36は、マクロ的にランダムな方向を向く（規則性が小さい）液晶層10の液晶分子を所定方向（例えば配向膜27の配向方向と交差する方向）に配向させるためのものであり、表示電極35が形成された平坦化膜34上に形成されている。配向膜36の構成材料としては、ポリイミド樹脂などが挙げられる。また、配向膜36の厚さは、必要に応じて適宜設定すればよいが、例えば0.05 μmに設定される。

【0041】

封止部材40は、第1基体20と第2基体30との間に液晶層10を封止するのに寄与するとともに、第1基体20と第2基体30とを所定間隔で離間した状態で接合するためのものであり、例えば絶縁材料（絶縁性樹脂など）や導電性シール材（導電性粒子を含有してなるシール樹脂など）である。なお、封止部材40として絶縁材料を採用する場合は、封止部材40の内方に形成される封止領域において、導電性接続材（導電性バンプなど）を介して第1基体20の補助容量部配線24と第2基体30の表示電極35とを電気的に接続し、封止部材40として導電性シール材を採用する場合は、該導電性シール材を介して第1基体20の補助容量部配線24と第2基体30の表示電極35とを電気的に接続する。
20

【0042】

本実施形態に係る液晶表示パネルXでは、複数の画素Gの各々が副画素電極25a, 25bを含んでなり、副画素電極25aがスイッチング素子26aを介してソース配線22aおよびゲート配線23aに接続され、副画素電極25bがスイッチング素子26bを介して副画素電極25aおよびゲート配線23bに接続されている。そのため、本液晶表示パネルXでは、各画素Gにおける副画素電極25a, 25bを個別に独立駆動させることができ、各画素Gにおいて駆動する副画素電極25a, 25bを適宜選択することにより駆動する副画素電極25a, 25bの面積を調整することができる。したがって、本液晶表示パネルXでは、バックライトの光量を変化させずに（例えば最大光量に設定したままの状態）、駆動する副画素電極25a, 25bの面積を調整することにより、表示輝度
40
を変化させることができる。つまり、本液晶表示パネルXでは、例えばCFLの放電状態などの制約を受けることなく、より広い範囲で表示輝度を変化させることができるのである。

【0043】

また、液晶表示パネルXでは、上述の構成としたことにより、副画素電極25a, 25bに作用する電圧や周波数を調整しなくても各画素Gの階調を調整することができる。つまり、液晶表示パネルXでは、表示輝度を小さくする場合においても、各画素Gを構成する各副画素において全階調を用いて表示されるため、階調幅を十分に大きく確保することができる。したがって、液晶表示パネルXでは、全階調を使用し且つ階調幅を十分に確保できるので、階調反転が発生を抑制しつつ十分な視野角を確保することができるのである。

【0044】

さらに、本液晶表示パネルXでは、副画素電極25bに副画素電極25aを接続（従属）させる構造としたことにより、副画素電極25a、25bを個別に独立駆動可能な構成とする場合に比べて、配線構造を簡略化することができ、ひいては各画素Gの開口率をより大きく確保することが可能となる。このように、画素Gの開口率を大きくすると、光の透過率を高めることができるので、同じバックライトを用いた場合に透過表示の輝度をより高めることができる。

【0045】

図4は、本発明に係る液晶表示パネルXを備える液晶表示装置Yの概略構成を表す斜視図である。図5は、図4に示すV-V線に沿った断面図である。液晶表示装置Yは、液晶表示パネルX、2つの偏光板50、51、バックライト60、および筐体70を備えている。

10

【0046】

偏光板50、51は、所定の振動方向の光を選択的に透過させるための部材である。本実施形態における偏光板51は、偏光板50の軸方向（この軸方向と平行な振動方向の光を選択的に透過させる）に対して直交するように配置されている。このような構成によると、偏光板50、51を透過する光のシャッタ機能を発揮するうえで好適である。なお、偏光板50と透明基板21との間や偏光板51と透明基板31の間には、必要に応じて位相差フィルムや拡散フィルムなどを配置してもよい。また、本実施形態において偏光板50、51は、液晶表示パネルXの構成要素とはされていないが、液晶表示パネルXの構成要素の一つとしてもよい。

20

【0047】

バックライト60は、液晶表示パネルXの一方（下方）から他方（上方）に向けて光を照射するための部材であり、光源61および導光板62を備えている。光源61は、導光板62に向けて光を出射するためのものであり、CFL、LED（Light Emitting Diode）、ハロゲンランプ、キセノンランプ、EL（electro-luminescence）などが挙げられる。導光板62は、光源61からの光を液晶表示パネルXの下面全体にわたって略均一に光を導くための部材である。導光板62は、通常、裏面（下面）に設けられ、光を反射するための反射シート（図示せず）と、表面（上面）に設けられ、より均一な面状発光とすべく光を拡散するための拡散シート（図示せず）と、表面に設けられ、光を略一定方向に集光するためのプリズムシート（図示せず）を有している。導光板62の構成材料としては、アクリル樹脂やポリカーボネート樹脂などの透明樹脂などが挙げられる。なお、本実施形態においてバックライト60は、図4に示すように導光板62の側面に光源61を配したエッジライト方式を採用しているものの、液晶表示パネルXの裏面側に光源61を配した直下方式などの他の方式を採用してもよい。

30

【0048】

筐体70は、液晶表示パネルX、2つの偏光板50、51、およびバックライト60を収容するための部材であり、上側筐体71および下側筐体72を含んで構成される。筐体70を構成する材料としては、例えばポリカーボネート樹脂などの樹脂、ステンレス（SUS）やAlなどの金属が挙げられる。

40

【0049】

本発明に係る液晶表示装置Yは、液晶表示パネルXを備えていることから、上述した液晶表示パネルXと同様の効果を楽しむことができる。

【0050】

図6は、本発明に係る液晶表示パネルXを備える液晶表示システムZの要部を表す回路図である。液晶表示システムZは、液晶表示パネルX、制御部80、およびセンサ90を備えている。

【0051】

制御部80は、液晶表示パネルXの副画素電極25bを一括制御して該副画素電極25bの「ON」と「OFF」とを切り替えるためのものであり、ゲート配線23bの一端に

50

接続されている。なお、本実施形態においてゲート配線 2 3 b は全てのスイッチング素子 2 6 b に接続されているものとする。

【0052】

センサ 9 0 は、液晶表示パネル X の外部の光（外光）の光量（輝度）を検知するためのものであり、その検知データを信号として制御部 8 0 に伝搬すべく、該制御部 8 0 に対して電氣的に接続されている。

【0053】

以下に、センサ 9 0 からの検知データに基づく制御部 8 0 の制御により液晶表示パネル X で透過表示を行う場合について、外光の光量が多い（例えば日中）場合と、外光の光量が少ない（例えば夜間）場合とに別けて説明する。

【0054】

外光の光量が多い場合、まず、バックライト 6 0 を点灯している状態で制御部 8 0 によってゲート配線 2 3 b に所定電圧（例えば 1 5 V）を印加することにより、スイッチング素子 2 6 b を「ON」にする。つまり、ゲート配線 2 3 b は全てのスイッチング素子 2 6 b に接続されているので、全てのスイッチング素子 2 6 b を「ON」にする。次に、ゲート配線 2 3 a を「ON」にするタイミングでソース配線 2 2 a に信号を入力することにより、補助容量部配線 2 4 および副画素電極 2 5 a, 2 5 b の全てに所定電位を供給する。これにより、副画素電極 2 5 a, 2 5 b と表示電極 3 5 との間に所定電圧が印加されることとなり、上記入力信号（画像データ）に応じた液晶層 1 0 の液晶分子の配列となる。以上のようにして、副画素電極 2 5 a を含んでなる副画素および副画素電極 2 5 b を含んでなる副画素の両方で透過表示（カラー表示）を行うことができる。

【0055】

一方、外光の光量が少ない場合、まず、バックライト 6 0 を点灯している状態で制御部 8 0 によってゲート配線 2 3 b に所定電圧（例えば - 1 2 V）を印加することにより、スイッチング素子 2 6 b を「OFF」にする。つまり、ゲート配線 2 3 b は全てのスイッチング素子 2 6 b に接続されているので、全てのスイッチング素子 2 6 b を「OFF」にする。次に、ゲート配線 2 3 a を「ON」にするタイミングでソース配線 2 2 a に信号を入力することにより、補助容量部配線 2 4 および副画素電極 2 5 a の全てに所定電位を供給する。これにより、副画素電極 2 5 a と表示電極 3 5 との間に所定電圧が印加されることとなり、上記入力信号（画像データ）に応じた液晶層 1 0 の液晶分子の配列となる。以上のようにして、副画素電極 2 5 a を含んでなる副画素側でのみ透過表示（カラー表示）を行うことができる。なお、ノーマリーブラック表示モードとしておくことにより、副画素電極 2 5 b を含んでなる副画素側の透過表示を黒表示とすることができる。

【0056】

本発明に係る液晶表示システム Z は、液晶表示パネル X を備えていることから、上述した液晶表示パネル X と同様の効果を享受することができる。

【0057】

また、液晶表示システム Z はセンサ 9 0 を備えているので、外光の光量に応じて適切な表示輝度に調整することができる。つまり、液晶表示システム Z では、外光の光量を問わず、適切な表示輝度（例えば視認するのに適した表示輝度）を自動的に維持することができる。

【0058】

さらに、液晶表示システム Z では、ゲート配線 2 3 b が全てのスイッチング素子 2 6 b（ひいては副画素電極 2 5 b を含んでなる副画素）に接続されているため、ゲート配線 2 3 b に対して制御信号を送ることにより副画素電極 2 5 b を含んでなる副画素を一括して制御することができるのに加え、配線構造の簡略化（例えば配線数や駆動回路数の低減）を図ることができる。

【0059】

以上、本発明の具体的な実施形態を示したが、本発明はこれに限定されるものではなく、発明の思想から逸脱しない範囲内で種々の変更が可能である。

10

20

30

40

50

【0060】

液晶表示パネルXにおいて、副画素電極25a, 25bを含んでなる各副画素は、表示させない副画素を適切に黒表示にすべく、電圧未印加時における透過率が最小となるように構成してもよい。このように、表示させない副画素を適切に黒表示させると、この表示させない副画素からの光の漏れに起因して表示画像全体の色純度が低下してしまうのを抑制することができる。また、表示させない副画素の「ON」「OFF」を制御するスイッチング素子を「OFF」にするだけで、表示させない副画素を適切に黒表示にすることができる。

【0061】

液晶表示パネルXにおいて、副画素電極25a, 25bの少なくとも一方は反射型副画素電極に置き換えてもよい。反射型副画素電極は、第2基体30の表示電極35との間に位置する液晶層10の液晶に所定の電圧を印加するための部材であり、他方（上方）側から入射した光を他方側に反射するように構成される。反射型副画素電極を構成する材料としては、AlやAl合金（例えばAlNdやAlTi）などのAl系材料、銀（Ag）やAg合金（例えばAgPd, AgPdCu, AuCuAg）などのAg系材料、チタン（Ti）などの光反射性を有する金属が挙げられる。

【0062】

液晶表示パネルXにおいて、各画素Gにおける副画素電極25a, 25bは2つに限られず、3つ以上としてもよい。このように各画素Gを構成する副画素の数を3つ以上にすると、液晶表示パネルにおける表示輝度をより多段階で調整することが可能となる。

【図面の簡単な説明】

【0063】

【図1】本発明の実施形態に係る液晶表示パネルの概略構成を表す断面図である。

【図2】図1に示す液晶表示パネルの画素の一つの概略構成を表す平面図である。

【図3】図2のIII-III線に沿った断面図である。

【図4】本発明に係る液晶表示パネルを備える液晶表示装置の概略構成を表す斜視図である。

【図5】図4に示すV-V線に沿った断面図である。

【図6】図1に示す液晶表示パネルを備える液晶表示システムの要部を表す回路図である。

【符号の説明】

【0064】

X 液晶表示パネル
 Y 液晶表示装置
 Z 液晶表示システム
 10 液晶層
 20 第1基体
 21 透明基板
 22a, 22b ソース配線
 23a, 23b ゲート配線
 24 補助容量部配線
 25a, 25b 副画素電極
 26a, 26b スwitchング素子
 27 配向膜
 30 第2基体
 31 透明基板
 32 遮光部材
 33 カラーフィルタ
 34 平坦化膜
 35 表示電極

10

20

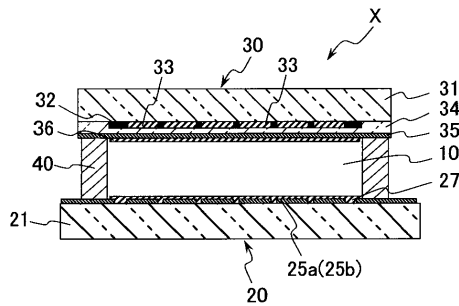
30

40

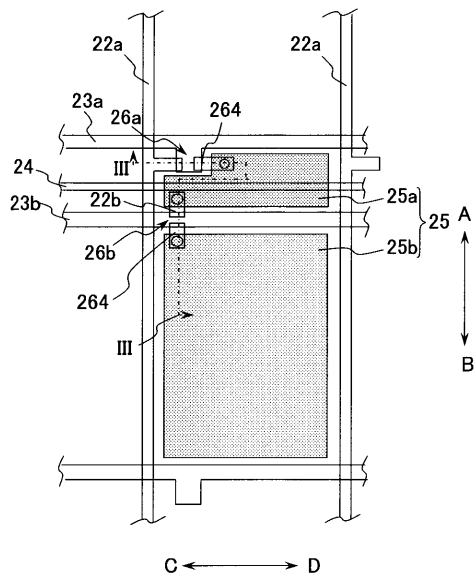
50

- 36 配向膜
 40 封止部材
 50, 51 偏光板
 60 バックライト
 70 筐体
 80 制御部
 90 センサ

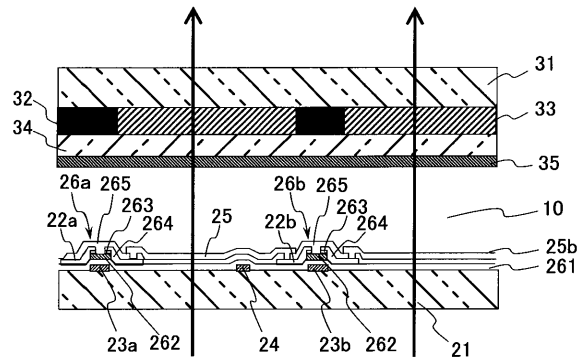
【図 1】



【図 2】



【図 3】



【図 4】

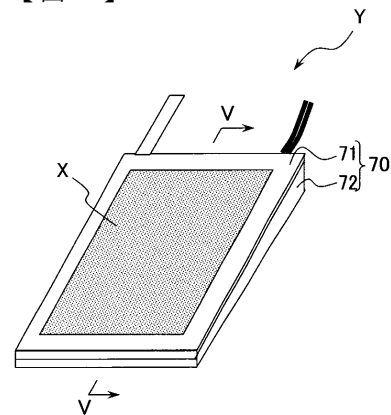


FIG. 1 is a perspective view of a tapered, elongated device 60. The device has a main body 50 with a textured surface 51. A layer X is on the top surface. A bracket 70 groups the top and bottom surfaces. The bottom surface has a bracket 61 and a small rectangular feature 62.

专利名称(译)	液晶显示面板，液晶显示装置和液晶显示系统		
公开(公告)号	JP2007293158A	公开(公告)日	2007-11-08
申请号	JP2006123139	申请日	2006-04-27
[标]申请(专利权)人(译)	京瓷株式会社		
申请(专利权)人(译)	京瓷株式会社		
[标]发明人	永田康成		
发明人	永田 康成		
IPC分类号	G02F1/1343 G02F1/1368 G02F1/13357 G02F1/1335		
FI分类号	G02F1/1343 G02F1/1368 G02F1/13357 G02F1/1335.505 G02F1/133.580		
F-TERM分类号	2H091/FA02Y 2H091/FA41Z 2H091/GA02 2H091/GA13 2H091/LA11 2H091/LA16 2H092/GA13 2H092/GA15 2H092/GA26 2H092/HA03 2H092/JA24 2H092/JB43 2H092/JB68 2H092/JB69 2H092/NA11 2H092/NA25 2H092/PA07 2H092/PA08 2H092/PA13 2H191/FA02Y 2H191/FA81Z 2H191/GA04 2H191/GA19 2H191/LA11 2H191/LA21 2H192/AA24 2H192/BA12 2H192/BC24 2H192/CB05 2H192/DA12 2H192/GB72 2H193/ZA04 2H193/ZA08 2H193/ZA19 2H193/ZG04 2H193/ZG12 2H193/ZH07 2H291/FA02Y 2H291/FA81Z 2H291/GA04 2H291/GA19 2H291/LA11 2H291/LA21 2H391/AA15 2H391/AB02 2H391/AB03 2H391/AB04 2H391/AB07 2H391/AC13 2H391/AC23 2H391/AC53 2H391/CB51 2H391/EA02		
其他公开文献	JP4863758B2		
外部链接	Espacenet		

摘要(译)

要解决的问题：提供一种液晶显示面板，液晶显示装置和液晶显示系统，其能够在更宽的范围内改变显示亮度，确保足够的视角同时抑制灰度反转，并且抑制复杂化接线结构。解决方案：液晶显示板X具有如箭头AB所示排列的源极布线22a和22b以及如箭头CD所示排列的栅极布线23a和23b，并且还具有构成的多个像素G。多个像素G均包括多个子像素，其中多个子像素中的第一子像素通过开关元件26a连接到源极布线22a和栅极布线23a，第二子像素连接到第一子像素和栅极布线23b通过开关元件26b。Z

