

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第3990167号
(P3990167)

(45) 発行日 平成19年10月10日(2007.10.10)

(24) 登録日 平成19年7月27日(2007.7.27)

(51) Int.Cl.

F I

G02F 1/133 (2006.01)**G09G 3/20 (2006.01)****G09G 3/36 (2006.01)**

G02F 1/133 550

G02F 1/133 575

G02F 1/133 580

G09G 3/20 611E

G09G 3/20 621B

請求項の数 11 (全 12 頁) 最終頁に続く

(21) 出願番号 特願2002-57274 (P2002-57274)
 (22) 出願日 平成14年3月4日(2002.3.4)
 (65) 公開番号 特開2003-255304 (P2003-255304A)
 (43) 公開日 平成15年9月10日(2003.9.10)
 審査請求日 平成17年1月17日(2005.1.17)

(73) 特許権者 303018827
 NEC液晶テクノロジー株式会社
 神奈川県川崎市中原区下沼部1753番地
 (74) 代理人 100109313
 弁理士 机 昌彦
 (74) 代理人 100124154
 弁理士 下坂 直樹
 (74) 代理人 100111637
 弁理士 谷澤 靖久
 (72) 発明者 藤井 厳
 東京都港区芝五丁目7番1号
 日本電気株式会社内

審査官 藤田 都志行

最終頁に続く

(54) 【発明の名称】 液晶表示装置の駆動方法およびその駆動方法を用いた液晶表示装置

(57) 【特許請求の範囲】

【請求項1】

複数の画素電極にそれぞれ接続された複数のスイッチング用薄膜トランジスタを備えた液晶表示パネルをデータ信号のパルス幅変調駆動方式により駆動するアクティブマトリクスタイプの液晶表示装置の駆動方法において、
 前記薄膜トランジスタの正極性ゲートオン電圧(VGONP)を負極性ゲートオン電圧(VGONN)よりも高く設定し、
この関係を維持しつつ、所定の温度検出手段により検出した前記液晶表示パネルのパネル温度の上昇にともない前記正極性ゲートオン電圧(VGONP)および前記負極性ゲートオン電圧(VGONN)の両方を前記パネル温度の上昇前よりも低く設定することを特徴とする液晶表示装置の駆動方法。

10

【請求項2】

複数の画素電極にそれぞれ接続された複数のスイッチング用薄膜トランジスタを備えた液晶表示パネルをデータ信号のパルス幅変調駆動方式により駆動するアクティブマトリクスタイプの液晶表示装置の駆動方法において、
 前記スイッチング用薄膜トランジスタのオン電流(ION)が、所定の温度検出手段により検出した前記液晶表示パネルのパネル温度によらず一定となるように、所定の回路を用いて前記スイッチング用薄膜トランジスタの正極性ゲートオン電圧(VGONP)および負極性ゲートオン電圧(VGONN)を設定し、
全表示階調における前記データ信号の正極性データパルス幅(TWP)を負極性データパ

20

ルス幅 (T W N) よりも長く設定することを特徴とする液晶表示装置の駆動方法。

【請求項 3】

複数の画素電極にそれぞれ接続された複数のスイッチング用薄膜トランジスタを備えた液晶表示パネルをデータ信号のパルス幅変調駆動方式により駆動するアクティブマトリクスタイプの液晶表示装置の駆動方法において、
前記スイッチング用薄膜トランジスタと同時に前記液晶表示パネルに形成されたモニター用薄膜トランジスタを用いて、前記スイッチング用薄膜トランジスタのオン電流 (I O N) が、前記液晶表示パネルのパネル温度によらず一定となるように前記スイッチング用薄膜トランジスタの正極性ゲートオン電圧 (V G O N P) および負極性ゲートオン電圧 (V G O N N) を設定し、
全表示階調における前記データ信号の正極性データパルス幅 (T W P) を前記負極性データパルス幅 (T W N) よりも長く設定することを特徴とする液晶表示装置の駆動方法。

10

【請求項 4】

複数の画素電極にそれぞれ接続された複数のスイッチング用薄膜トランジスタを備えた液晶表示パネルをデータ信号のパルス幅変調駆動方式により駆動するアクティブマトリクスタイプの液晶表示装置の駆動方法において、
全表示階調における前記データ信号の正極性データパルス幅 (T W P) を負極性データパルス幅 (T W N) よりも長く設定し、
所定の温度検出手段により検出した前記液晶表示パネルのパネル温度の上昇にともない前記薄膜トランジスタの正極性ゲートオン電圧 (V G O N P) および負極性ゲートオン電圧 (V G O N N) を低く設定することを特徴とする液晶表示装置の駆動方法。

20

【請求項 5】

複数の画素電極にそれぞれ接続された複数のスイッチング用薄膜トランジスタを備えた液晶表示パネルをデータ信号のパルス幅変調駆動方式により駆動するアクティブマトリクスタイプの液晶表示装置の駆動方法において、
全表示階調における前記データ信号の正極性データパルス幅 (T W P) を負極性データパルス幅 (T W N) よりも長く設定し、
この関係を維持しつつ、所定の温度検出手段により検出した前記液晶表示パネルのパネル温度の上昇により前記正極性データパルス幅 (T W P) および前記負極性データパルス幅 (T W N) の両方を前記パネル温度の上昇前よりも短くすることを特徴とする液晶表示装置の駆動方法。

30

【請求項 6】

複数の画素電極にそれぞれ接続された複数のスイッチング用薄膜トランジスタを備えた液晶表示パネルをデータ信号のパルス幅変調駆動方式により駆動するアクティブマトリクスタイプの液晶表示装置の駆動方法において、
全表示階調における前記データ信号の正極性データパルス幅 (T W P) を負極性データパルス幅 (T W N) よりも長く設定し、
この関係を維持しつつ、各表示階調をクロック数で与え、カウンタにより基準クロック信号を計数し、階調データとカウンタの出力とを比較して前記データ信号のパルス幅 (T W) を設定するとともに、
前記基準クロック信号の周波数を、所定の温度検出手段により検出した前記液晶表示パネルのパネル温度に基づき、前記パネル温度が上昇したとき前記基準クロックの周波数を高くすることを特徴とする液晶表示装置の駆動方法。

40

【請求項 7】

複数の画素電極にそれぞれ接続された複数のスイッチング用薄膜トランジスタを備えた液晶表示パネルをデータ信号のパルス幅変調駆動方式により駆動するアクティブマトリクスタイプの液晶表示装置の駆動方法において、
全表示階調における前記データ信号の正極性データパルス幅 (T W P) を前記負極性データパルス幅 (T W N) よりも長く設定し、
この関係を維持しつつ、各表示階調をクロック数で与え、カウンタにより基準クロック信

50

号を計数し、階調データとカウンタの出力とを比較して前記データ信号のパルス幅（ TW ）を設定するとともに、

前記スイッチング用薄膜トランジスタと同時形成されたモニター用薄膜トランジスタを用い、前記モニター用薄膜トランジスタのオン電流（ I_{ON} ）に比例するように前記基準クロック信号の周波数を設定することを特徴とする液晶表示装置の駆動方法。

【請求項 8】

前記正極性ゲートオン電圧（ V_{GONP} ）を前記負極性ゲートオン電圧（ V_{GONN} ）よりも高く設定したことを特徴とする請求項 6 または 7 に記載の液晶表示装置の駆動方法。

【請求項 9】

全表示階調における前記データ信号の正極性データパルス幅（ TWP ）を前記負極性データパルス幅（ TWN ）よりも長く設定したことを特徴とする請求項 6 または 7 に記載の液晶表示装置の駆動方法。

【請求項 10】

前記パネル温度の上昇にともない前記液晶表示パネルの共通電極に供給される共通電圧の中心（ V_{COM} センタ）を大きくすることを特徴とする請求項 1 乃至請求項 9 のいずれか 1 項に記載の液晶表示装置の駆動方法。

【請求項 11】

請求項 1 乃至 10 のいずれか 1 項に記載の駆動方法により駆動する液晶表示装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、アクティブマトリクス型液晶表示装置の駆動方法に関し、特に薄膜トランジスタをスイッチング素子に用いたパルス幅変調駆動方式の液晶表示装置の駆動方法およびその駆動方法により駆動する液晶表示装置に関する。

【0002】

【従来の技術】

パルス幅変調（ PWM ）方式により階調表示を行うアクティブマトリクス型液晶表示装置が知られている。 PWM 方式による液晶表示装置の駆動方法では、表示画素に印加する階調電圧の電圧レベルを表示階調に応じて変化させるのではなく、電圧の印加期間を表示階調に応じて変化させることにより、各階調に応じた表示を実現している。 PWM 駆動方式の液晶表示装置では、構成の簡単な階調電圧発生回路を用いつつ、表示階調数を増加させることができる。

【0003】

このような PWM 駆動方式の液晶表示装置の駆動方法について、特開平 04-142592 号公報で提案されているものを例に説明する。図 6 は、従来の液晶表示装置の主要部分を示すブロック図である。従来の液晶表示装置は、お互いに交差する複数の走査線 101 及び複数の信号線 102、これらの交差部分に配列された複数の画素電極 103、これらに接続され走査線 101 へのゲート信号及び信号線 102 へのデータ信号を受けてスイッチ動作する薄膜トランジスタ 104 が形成された液晶表示パネル 100 と、複数の走査線 101 にゲート信号を与える走査線駆動回路 105 と、複数の信号線 102 に各画素へ印加するデータ信号を与える信号線駆動回路 106 とを備えている。走査線駆動回路 105 は、1 垂直期間内に複数の走査線 101 を順番に選択して複数の薄膜トランジスタをオンし、信号線駆動回路 106 はオンしている複数のトランジスタに接続された複数の画素電極 104 に対して、それぞれ表示階調に応じて決定したパルス幅の期間だけデータ信号を印加する。

【0004】

図 7 は、図 6 に示される PWM 駆動方式の液晶表示装置のある画素電極 103 に与えられる印加電圧 V_P の変化を示すタイミングチャートである。ある 1 垂直期間（ $1V$ ）内に信号線 102 に与えられるデータ信号 V_D が基準レベルにあるときに、走査線 101 に与え

10

20

30

40

50

られるゲート信号 V_G がハイレベル V_{GH} になると、薄膜トランジスタ 104 はオンし、印加電圧 V_P はデータ信号 V_D につられて上昇し、さらにデータ信号 V_D が正極性のアクティブレベルになると、表示階調に応じて決められたパルス幅の期間 T_{W1} だけ印加電圧 V_P はデータ信号 V_D につられて上昇する。次に、ゲート信号 V_G がローレベル V_{GL} となると薄膜トランジスタ 104 はオフし、このときの印加電圧 V_P を保持する。次の 1 垂直期間に信号線 102 に与えられるデータ信号 V_D が基準レベルにあるときに、走査線 101 に与えられるゲート信号 V_G がハイレベル V_{GH} になると、薄膜トランジスタ 104 はオンし印加電圧 V_P はデータ信号 V_D につられて低下し、さらにデータ信号 V_D が負極性のアクティブレベルになると、表示階調に応じて決められたパルス幅の期間 T_{W2} だけ印加電圧 V_P はデータ信号 V_D につられて下降する。次に、ゲート信号 V_G がローレベル V_{GL} となると薄膜トランジスタ 104 はオフし、このときの印加電圧 V_P を保持する。このように、データ信号を表示階調に応じたパルス幅期間だけアクティブレベルにすることにより、構成の簡単な階調電圧発生回路を用いながら、多階調表示を実現している。

10

【0005】

特開平04-142592号公報では、書き込みを行うデータ極性で画素電極に印加される電圧が非対称になりチラツキ及び焼き付きが発生するのを防ぐため、データ信号が負極性の場合のゲートオン電圧を V_{GONN} 、正極性の場合のゲートオン電圧を V_{GONP} とした場合、 V_{GONN} を V_{GONP} より低く設定することも提案されている。

【0006】

【発明が解決しようとする課題】

20

ところで、このような PWM 駆動方式の液晶表示装置について、液晶表示パネルのパネル温度と表示特性について検討してみる。画素電極に接続されスイッチ動作をする薄膜トランジスタのオン電流はパネル温度に依存しており、パネル温度の上昇にともない増加する。液晶への印加電圧はオン電流とデータ信号パルス幅の積に比例するため、液晶表示パネルの表示階調 - 輝度特性がパネル温度に応じて変化する。そのため、パネル温度が変化すると液晶表示パネルの表示画質が変化する。また、薄膜トランジスタの電気的特性がパネル温度に依存するためデータ極性による書き込み量の非対称性はパネル温度により異なり、パネル温度が変化するとチラツキ及び焼き付きが発生する。

【0007】

したがって本発明の目的は、パネル温度の変化による表示階調 - 輝度特性の変化及び液晶表示パネルの焼き付きを抑制できる PWM 方式の液晶表示装置の駆動方法及びその駆動方法により駆動される液晶表示装置を提供することにある。

30

【0008】

【課題を解決するための手段】

本発明によれば、薄膜トランジスタをスイッチング素子に用いたパルス幅変調方式により駆動するアクティブマトリクスタイプの液晶表示装置の駆動方法において、パネル温度検出手段を有し、ゲートオン電圧もしくはデータ信号パルス幅、基準クロック信号の周波数をパネル温度により補正すること、また、書き込みデータ極性によるゲートオン電圧の補正量もしくはデータ信号パルス幅の補正量をパネル温度により補正することを特徴とするアクティブマトリクス液晶表示装置の駆動方法およびその駆動方法により駆動される液晶表示装置が得られる。

40

【0009】

本発明の特徴は、薄膜トランジスタをスイッチング素子に用いたパルス幅変調駆動方式の液晶表示装置及びその駆動方法について、書き込みデータ極性に応じて液晶への印加電圧を補正すること、またこの補正を液晶表示パネルのパネル温度を考慮しつつ行うことを特徴とする。

【0010】

特徴の一つでは、パネル温度により、図 3 (a) のグラフに示される関係に沿って、ゲートオン電圧を補正しつつ液晶駆動を行うことにある。すなわち、図 1 の温度検出回路 7 からの制御信号により、DC/DC コンバータ 4 は、パネル温度が高いほど正極性及び負極

50

性のゲートオン電圧を低くし、パネル温度が低いほど正極性及び負極性のゲートオン電圧を高く設定する。また、正極性のゲートオン電圧は負極性のゲートオン電圧よりも、常に高く設定する。

【0011】

さらに、他の特徴として、パネル温度により、図3(b)のグラフに示される関係に沿って、共通電圧中心 V_{COM} センタを補正しつつ液晶駆動を行う。すなわち、図1の温度検出回路7からの制御信号により、DC/DCコンバータ4は、パネル温度が高いほど V_{COM} センタを高くし、パネル温度が低いほど V_{COM} センタを低く設定する。

【0012】

このような液晶駆動により、データ信号 V_D を表示階調に応じたパルス幅期間だけアクティブレベルにするとともに、データ信号 V_D の極性に応じて供給されるゲート信号 V_G のゲートオン電圧を異ならせ、正極性ゲートオン電圧 V_{GONP} を負極性ゲートオン電圧 V_{GONN} より大きくしているの、薄膜トランジスタのオン電流 I_{ON} を正極性データ書き込み時と負極性データ書き込み時とで等しくでき、書き込み非対称性を低減したPWM駆動を実現できる。

【0013】

さらに、このような関係を維持しつつ、パネル温度に応じて、図3(a)及び図3(b)に示される補正をゲートオン電圧及び共通電圧中心に対して行いつつ駆動することにより、パネル温度の変動によらず薄膜トランジスタのオン電流が一定となり表示階調・輝度特性のずれを低減できる。また、パネル温度の変動によるチラツキ及び焼き付きを低減できる。この結果、パネル温度の変化による液晶表示パネルの表示画質の変化を小さくすることができる。

【0014】

とくに本発明によれば、複数の画素電極にそれぞれ接続された複数のスイッチング用薄膜トランジスタ(TFT)を備えた液晶表示パネルをデータ信号のパルス幅変調駆動方式により駆動するアクティブマトリクスタイプの液晶表示装置(以下では、単にアクティブマトリクスタイプの液晶表示装置と呼ぶ)の駆動方法において、前記薄膜トランジスタの正極性ゲートオン電圧(V_{GONP})を負極性ゲートオン電圧(V_{GONN})よりも高く設定し、この関係を維持しつつ、所定の温度検出手段により検出した前記液晶表示パネルのパネル温度の上昇にともない正極性ゲートオン電圧(V_{GONP})および負極性ゲートオン電圧(V_{GONN})の両方をパネル温度の上昇前よりも低く設定することを特徴とする液晶表示装置の駆動方法が得られる。

【0015】

好ましくは、前記液晶表示パネルの共通電極に供給される共通電圧の中心(V_{COM} センタ)をも前記パネル温度に基づいて設定する。

【0017】

また、複数の画素電極にそれぞれ接続された複数のスイッチング用薄膜トランジスタを備えた液晶表示パネルをデータ信号のパルス幅変調駆動方式により駆動するアクティブマトリクスタイプの液晶表示装置の駆動方法において、前記スイッチング用薄膜トランジスタのオン電流(I_{ON})が、所定の温度検出手段により検出した前記液晶表示パネルのパネル温度によらず一定となるように、所定の回路を用いて前記スイッチング用薄膜トランジスタの正極性ゲートオン電圧(V_{GONP})および負極性ゲートオン電圧(V_{GONN})を設定し、全表示階調におけるデータ信号の正極性データパルス幅(TWP)を負極性データパルス幅(TWN)よりも長く設定することをも特徴とする液晶表示装置の駆動方法が得られる。

【0018】

さらには、前記液晶表示パネルには、前記スイッチング用薄膜トランジスタと同時に液晶表示パネルに形成されたモニター用薄膜トランジスタを用いて、前記スイッチング用薄膜トランジスタのオン電流(I_{ON})が、前記液晶表示パネルのパネル温度によらず一定となるように前記スイッチング用薄膜トランジスタの正極性ゲートオン電圧(V_{GONP})

10

20

30

40

50

および負極性ゲートオン電圧 (V_{GONN}) を設定し、全表示階調における前記データ信号の正極性データパルス幅 (T_{WP}) を前記負極性データパルス幅 (T_{WN}) よりも長く設定ことをも特徴とする液晶表示装置の駆動方法が得られる。

【0019】

また、本発明によれば、上記アクティブマトリクスタイプの液晶表示装置の駆動方法において、全表示階調における前記データ信号の正極性データパルス幅 (T_{WP}) を負極性データパルス幅 (T_{WN}) よりも長く設定し、所定の温度検出手段により検出した液晶表示パネルのパネル温度の上昇にともない前記薄膜トランジスタの正極性ゲートオン電圧 (V_{GONP}) および負極性ゲートオン電圧 (V_{GONN}) を低く設定することを特徴とする液晶表示装置の駆動方法が得られる。

10

【0021】

また、上記駆動方法において、全表示階調における前記データ信号の正極性データパルス幅 (T_{WP}) を負極性データパルス幅 (T_{WN}) よりも長く設定し、この関係を維持しつつ、所定の温度検出手段により検出した前記液晶表示パネルのパネル温度の上昇により前記正極性データパルス幅 (T_{WP}) および前記負極性データパルス幅 (T_{WN}) の両方を前記パネル温度の上昇前よりも短くすることを特徴とする液晶表示装置の駆動方法も得られる。

【0022】

さらに本発明によれば、上記駆動方法において、データ信号の正極性データパルス幅 (T_{WP}) を負極性データパルス幅 (T_{WN}) よりも長く設定し、この関係を維持しつつ、各表示階調をクロック数で与え、カウンタにより基準クロック信号を計数し、階調データとカウンタの出力とを比較して前記データ信号のパルス幅 (T_W) を設定するとともに、基準クロック信号の周波数を、所定の温度検出手段により検出した前記液晶表示パネルのパネル温度に基づき、パネル温度が上昇したとき前記基準クロックの周波数を高くする液晶表示装置の駆動方法も得られる。または、データ信号の正極性データパルス幅 (T_{WP}) を負極性データパルス幅 (T_{WN}) よりも長く設定し、この関係を維持しつつ、前記スイッチング用薄膜トランジスタと同時形成されたモニター用薄膜トランジスタを用い、前記モニター用薄膜トランジスタのオン電流 (I_{ON}) に比例するように前記基準クロック信号の周波数を設定することを特徴とする液晶表示装置の駆動方法も得られる。この際、前記正極性ゲートオン電圧 (V_{GONP}) を前記負極性ゲートオン電圧 (V_{GONN}) よりも高く設定することが望ましい。

20

30

【0023】

また、本発明においては、全表示階調における前記データ信号の正極性データパルス幅 (T_{WP}) を前記負極性データパルス幅 (T_{WN}) よりも長く設定することが望ましい。

【0024】

さらに、本発明によれば、前記パネル温度の上昇にともない前記液晶表示パネルの共通電極に供給される共通電圧の中心 (V_{COM} センタ) を大きくすることが好ましい。

【0025】

また、本発明によれば、上記各駆動方法により駆動する液晶表示装置も得られる。

【0026】

40

【発明の実施の形態】

次に、本発明の実施の形態について図面を参照して詳細に説明する。図1は、第1実施の形態の液晶表示装置の構成および駆動方法を説明するためのブロック図である。本実施の形態の液晶表示装置は、液晶表示パネル1、走査線駆動回路2、信号線駆動回路3、DC/DCコンバータ4、スイッチ5、コントローラ6、及び温度検出回路7を備えている。

【0027】

液晶表示パネル1は、図示していないが、お互いに交差する複数の走査線及び複数の信号線、これらの交差部分に配列された複数の画素電極、これらに接続され走査線へのゲート信号及び信号線へのデータ信号を受けてスイッチ動作する薄膜トランジスタが形成されている。走査線駆動回路2は、液晶表示パネル1の複数の走査線にゲート信号を供給する。

50

信号線駆動回路 3 は、液晶表示パネル 1 の複数の信号線に各画素へ印加するデータ信号を供給する。

【 0 0 2 8 】

D C / D C コンバータ 4 は、外部から供給される電源電圧から、液晶表示パネル 1 の液晶駆動に必要な各種電圧を生成し出力する。液晶を交流駆動するための正極性及び負極性のデータ電圧 V_D 、正極性のデータ電圧 V_D が供給される期間に走査線駆動回路 2 が走査線に出力する正極性のゲートオン電圧 V_{GONP} 、負極性のデータ電圧 V_D が供給される期間に走査線駆動回路 2 が走査線に出力する負極性のゲートオン電圧 V_{GONN} 、液晶表示パネル 1 の画素電極に対向する共通電極に供給される共通電圧 V_{COM} などを出力する。

【 0 0 2 9 】

スイッチ 5 は、一垂直期間ごとに切り換わる極性信号 S_5 を受けて切り換わり、正極性又は負極性のゲートオン電圧 V_{GONP} 又は V_{GONN} を選択して走査線駆動回路 2 に出力する。

【 0 0 3 0 】

コントローラ 6 は、外部装置からの入力信号すなわち画像信号と水平同期信号、垂直同期信号などの制御信号を受けて、入力信号に応じた階調表示を行うように走査線駆動回路 2 及び信号線駆動回路 3 の動作を制御する制御信号 S_2 および S_3 をそれぞれ出力するとともに、スイッチ 5 の切り換え制御を行う極性信号 S_5 をも出力する。

【 0 0 3 1 】

温度検出回路 7 は、液晶表示パネル 1 のパネル温度を検出して、D C / D C コンバータ 4 に対して制御信号 S_4 を出力する。ここでは、液晶表示パネル 1 の外表面に検出回路 7 を貼り付けた場合を想定している。

【 0 0 3 2 】

液晶への印加電圧は、薄膜トランジスタのオン電流とデータパルス幅の積に比例する。また、薄膜トランジスタのゲートオン電圧とオン電流との間には、単純増加の相関関係がある。本実施の形態では、図 3 (a) のゲートオン電圧 - パネル温度補正のグラフに示される関係に沿って、ゲートオン電圧を補正しつつ液晶駆動を行う。すなわち、温度検出回路 7 からの制御信号 S_4 により、D C / D C コンバータ 4 は、パネル温度が高いほど正極性及び負極性のゲートオン電圧を低くし、パネル温度が低いほど正極性及び負極性のゲートオン電圧を高く設定する。また、正極性のゲートオン電圧は負極性のゲートオン電圧よりも、常に高く設定する。

【 0 0 3 3 】

さらに、本実施の形態では、図 3 (b) の V_{COM} センタ - パネル温度補正のグラフに示される関係に沿って、共通電圧中心 (V_{COM} センタ) を補正しつつ液晶駆動を行う。すなわち、温度検出回路 7 からの制御信号 S_4 により、D C / D C コンバータ 4 は、パネル温度が高いほど V_{COM} センタを高くし、パネル温度が低いほど V_{COM} センタを低く設定する。

【 0 0 3 4 】

次に、本実施の形態の駆動方法について、図 2 を参照しながら説明する。図 2 は、図 1 に示される P W M 駆動方式の液晶表示装置の一つの画素電極に与えられる印加電圧 V_P の変化を示すタイミングチャートである。ある 1 垂直期間 (1 V) 内に信号線に与えられるデータ信号 V_D が正極性基準レベルにあるときに、走査線に与えられるゲート信号 V_G がハイレベル V_{GONP} になると、薄膜トランジスタはオンし印加電圧 V_P は正極性基準レベルのデータ信号 V_D につられて上昇し、さらにデータ信号 V_D が正極性のアクティブレベルになると、表示階調に応じて決められたパルス幅の期間 T_{WP} だけ印加電圧 V_P はデータ信号 V_D につられて上昇する。次に、ゲート信号 V_G がローレベルとなると薄膜トランジスタはオフし、このときのアクティブマトリクス動作のために設けられている周知の蓄積容量 (図示省略) により、印加電圧 V_P を保持する。この 1 垂直期間内では、共通電極には振幅中心 V_{COM} センタで決まるローレベルが供給される。

【 0 0 3 5 】

10

20

30

40

50

次の1垂直期間内に信号線に与えられるデータ信号 V_D が負極性基準レベルにあるときに、走査線に与えられるゲート信号 V_G が正極性のハイレベル V_{GONP} より低い負極性のハイレベル V_{GONN} になると、薄膜トランジスタはオンし印加電圧 V_P は負極性基準レベルのデータ信号 V_D につられて下降し、さらにデータ信号 V_D が負極性のアクティブレベルになると、表示階調に応じて決められたパルス幅の期間 T_{WN} だけ印加電圧 V_P はデータ信号 V_D につられてさらに下降する。次に、ゲート信号 V_G がローレベルとなると薄膜トランジスタはオフし、このときの印加電圧 V_P を保持する。この1垂直期間内では、共通電極には振幅中心 V_{COM} センタで決まるハイレベルが供給される。

【0036】

次に本発明の第2実施の形態について説明する。液晶への印加電圧は、薄膜トランジスタのオン電流とデータパルス幅の積に比例する。本実施の形態では、書き込みデータ極性によりデータパルス幅 T_W を補正し、その補正量をパネル温度により変えることを特徴としている。たとえば、正極性の書き込みデータのときのデータパルス幅 T_{WP} を負極性の書き込みデータのときのデータパルス幅 T_{WN} より広く、言いかえると負極性の書き込みデータのときのデータパルス幅 T_{WN} を正極性の書き込みデータのときのデータパルス幅 T_{WP} より狭く設定することにより、液晶への印加電圧を正極性データの書き込みと負極性データの書き込みとで書き込み量を等しくして、書き込み非対称性を低減したPWM駆動を実現できる。

【0037】

さらに、このような関係を維持しつつ、正極性の書き込みデータのときのデータパルス幅 T_{WP} と負極性の書き込みデータのときのデータパルス幅 T_{WN} ともに、パネル温度の上昇にともない狭く設定することにより、パネル温度の変動によらず書き込み量を一定にすることができ、階調・輝度特性のずれを低減できる。この結果、パネル温度の変化によらず、液晶表示パネルの表示画質の変化を小さくすることができ、また、パネル温度の変化によらず、チラツキ及び焼き付きを小さくすることができる。よって、PWM駆動の特色である構成の簡単な階調電圧発生回路を用いながら、多階調表示を実現しつつ、上述した効果を得ることができる。

【0038】

次に本発明の第3実施の形態について説明する。図4は、本実施の形態の液晶表示装置の構成および駆動方法を説明するためのブロック図である。上述した第1実施の形態の温度検出回路7は、液晶表示パネルの外部に設けつつ、液晶表示パネルのパネル温度を検出することを想定したものであった。これに対し、本実施の形態では、液晶表示パネル1内に、パネル温度を検出する温度検出手段8を設けたことを特徴としている。

【0039】

例えば、画素スイッチング用の薄膜トランジスタと同時にモニター用の薄膜トランジスタを形成し、モニター用の薄膜トランジスタのオン電流 I_{ON} （又はこれに関連するパラメータ）を検出して、パネル温度によらず一定となるようにゲートオン電圧 V_{GON} を設定することを特徴とするものである。図5は、このような温度検出手段8の回路構成例を説明するための回路図である。ここで、電源は端子15より供給される。薄膜トランジスタ9はモニター用であり液晶表示パネル1の内部に設けられ、このモニター用薄膜トランジスタ9がオンしているときのオン電流で決まる電圧 V_{ON} と基準電圧 V_{REF} （抵抗 R_1 とツェナーダイオード13とで構成された基準電圧源が出力する）との差電圧を増幅して制御トランジスタ11を制御し、モニター用薄膜トランジスタ9のゲートにオン電流を一定にするようにフィードバックするとともに、補正信号として端子14に出力する。この補正信号は、DC/DCコンバータ4に出力される。また共通電圧中心 V_{COM} センタも温度補正を行う。

【0040】

本実施の形態では、モニター用の薄膜トランジスタを液晶表示パネル1に設けており、より液晶に近い箇所パネル温度を検出できるので、第1実施の形態と比較してより精密な補正を実現できる。また、本実施の形態の温度検出手段8の薄膜トランジスタ以外の回路

10

20

30

40

50

構成は、液晶表示パネルの外部に配置することも考えられるし、SOG(system on glass)技術を採用し画素スイッチング用の薄膜トランジスタと同時に液晶表示パネル内に形成することも考えられる。

【0041】

次に本発明の第4実施の形態について説明する。PWM駆動方式の液晶表示装置では、カウンタにより基準クロック信号を計数し、階調データとカウンタの出力とを比較して、表示階調に対応する書き込みデータのパルス幅 T_w を設定している。本実施の形態では、基準クロック信号の周波数をパネル温度により変えることを特徴としている。例えば、基準クロック信号の周波数を高くすることにより書き込みデータのパルス幅 T_w は狭くなり、周波数を低くすることにより書き込みデータのパルス幅 T_w は広くなるので、これを第2 10

【0042】

正極性の書き込みデータのときのデータパルス幅 T_{wP} を負極性の書き込みデータのときのデータパルス幅 T_{wN} よりも広く設定しておいて、パネル温度に応じて基準クロック信号の周波数を変えて書き込みデータのパルス幅 T_w を設定することで、パネル温度変化による階調-輝度特性のずれ及び書き込み非対称性を低減したPWM駆動を実現できる。

【0043】

また、画素スイッチング用薄膜トランジスタと同時形成されたモニター用薄膜トランジスタを用い、モニター用薄膜トランジスタのオン電流 I_{ON} に比例するように基準クロック 20

【0044】

以上、好ましい実施の形態について説明したが、本発明は上述した実施の形態に限定されるものではなく、様々な変更や追加、上述した実施の形態同士の組合せが可能である。温度検出手段としては、サーミスタを用いることもできる。サーミスタを温度検出手段とした温度検出回路の例としては、特開平06-138843号公報の図2に示されるような電圧設定回路を中心とする構成も用いることができる。また、サーミスタではなく熱電対などの他の温度検出手段も採用可能であろう。

【0045】

上述した実施の形態では、液晶表示パネルの具体的な構成について言及してこなかったが、透過型液晶表示パネルを用いる場合は、上述した第3実施の形態のようにパネル上に温度検出手段を形成することができ、例えば、パネル内の表示領域の周りの周辺領域に形成するとよい。利用者からみて液晶表示パネルの背面側に配置されるバックライトユニットからの出射光の妨げにならないようにしつつ、高輝度の液晶表示を実現できる。 30

【0046】

反射型液晶表示パネルの場合には、第3実施の形態のようにパネル上に温度検出手段を形成することができ、また液晶表示パネルの背面側に配置することもできる。反射型液晶表示パネルの場合には、背面側に配置しても表示特性に影響を与えない。また、パネル内の周辺領域、場合によっては表示領域にも形成できる。反射型液晶表示パネルでは、表示領域に反射板を兼ねる画素電極がアレイ状に配列されており、各画素電極は画素スイッチング用の薄膜トランジスタの上方を覆っている。モニター用の薄膜トランジスタを、画素ス 40

【0047】

半透過型液晶表示パネルの場合は、透過部及び反射部の画素電極のうち、反射部の画素電極の下方に温度検出手段を配置すれば、表示特性の悪化を招かずに表示領域に配置することができる。

【0048】

また、温度検出回路は、SOG技術だけでなく、COG(chip on glass)技術で形成してもよい。さらにまた、温度検出手段に液晶表示パネルの複数箇所のパネル温度を検出させ 50

ることにより、パネル内の面内温度分布に応じた補正制御を行うことも可能であろう。

【 0 0 4 9 】

また、液晶表示パネルの駆動方法は、図 2 で示した 1 垂直期間 (1 V) 毎にデータ信号の極性を反転させるフレーム反転駆動であっても、1 水平期間 (1 H) 毎にデータ信号の極性を反転させ、さらに 1 垂直期間 (1 V) 毎に極性を反転するゲート反転駆動であってもよい。

【 0 0 5 0 】

【 発明の効果 】

本発明によれば、表示階調に応じたパルス幅期間だけデータ信号 V_D をアクティブレベルにするとともに、データ信号 V_D の極性に応じて、供給されるゲート信号 V_G のゲートオン電圧 $V_{G_{ONP}}$ とゲートオン電圧 $V_{G_{ONN}}$ とを異ならせ、またゲートオン電圧 $V_{G_{ONP}}$ をゲートオン電圧 $V_{G_{ONN}}$ より大きくしているため、薄膜トランジスタのオン電流 I_{ON} を正極性と負極性とで等しくでき、書き込み非対称性を低減した PWM 駆動を実現できる。

【 0 0 5 1 】

さらに、このような関係を維持しつつ、パネル温度に応じて、図 3 (a) 及び図 3 (b) に示される補正をゲートオン電圧及び共通電圧中心に対して行いつつ駆動することにより、パネル温度の変動によらず薄膜トランジスタのオン電流が一定となり階調 - 輝度特性のずれが低減できる。この結果、パネル温度の変化によらず、液晶表示パネルの表示画質の変化を小さくすることができる。また、パネル温度に応じて正極性ゲートオン電圧と負極性ゲートオン電圧との補正量を調整できるため、パネルの温度変化によるチラツキ及び焼き付きを抑制することができる。よって、PWM 駆動の特色である構成の簡単な階調電圧発生回路を用いながら、多階調表示を実現しつつ、上述した効果を得ることができる。

【 図面の簡単な説明 】

【 図 1 】 本発明の第 1 実施の形態による液晶表示装置の構成および駆動方法を説明するためのブロック図である。

【 図 2 】 図 1 に示される PWM 駆動方式の液晶表示装置の一つの画素電極に与えられる印加電圧 V_P の変化を示すタイミングチャートである。

【 図 3 】 (a) パネル温度補正のためのパネル温度とゲートオン電圧との関係を示す特性図である。

(b) パネル温度補正のためのパネル温度と共通電圧中心 (V_{COM} センタ) との関係を示す特性図である。

【 図 4 】 本発明の第三の実施の形態による液晶表示装置の構成および駆動方法を説明するためのブロック図である。

【 図 5 】 本発明による温度検出手段 8 の回路構成例を説明するための回路図である。

【 図 6 】 従来の液晶表示装置の主要部分を示すブロック図である。

【 図 7 】 図 6 に示される PWM 駆動方式の液晶表示装置のある画素電極 103 に与えられる印加電圧 V_P の変化を示すタイミングチャートである。

【 符号の説明 】

- 1 液晶表示パネル
- 2 走査線駆動回路
- 3 信号線駆動回路
- 4 DC / DC コンバータ
- 5 スイッチ
- 6 コントローラ
- 7 温度検出回路
- 8 温度検出手段

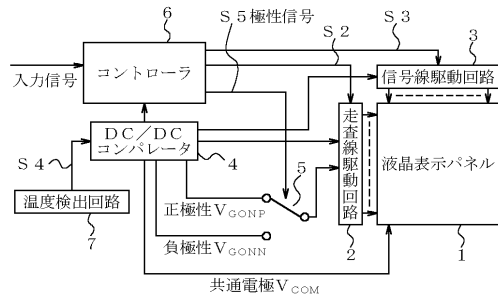
10

20

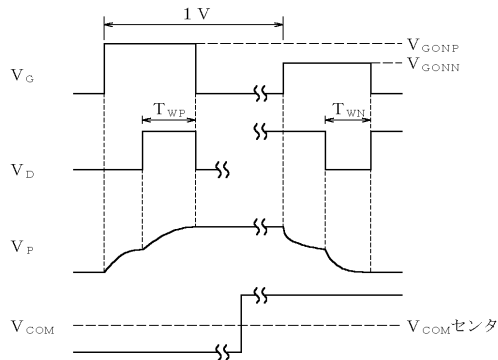
30

40

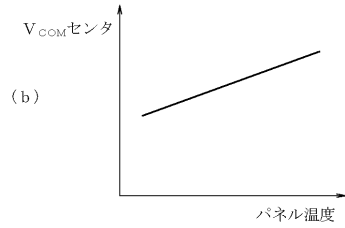
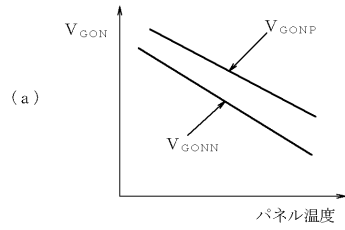
【図 1】



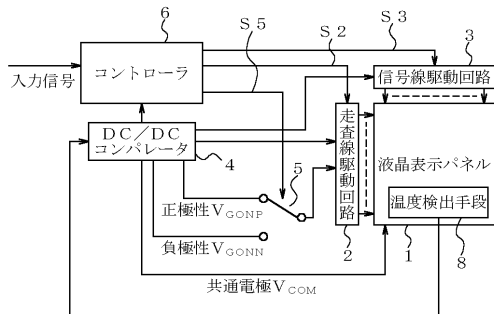
【図 2】



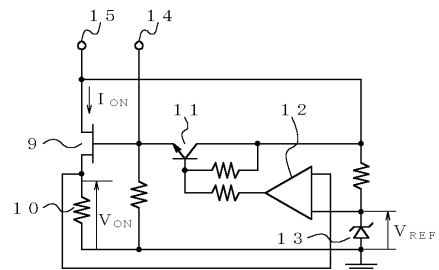
【図 3】



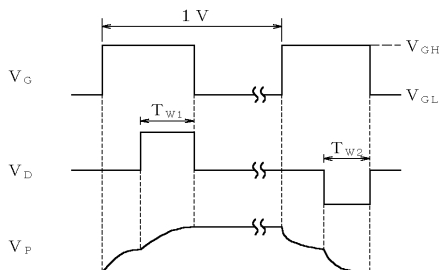
【図 4】



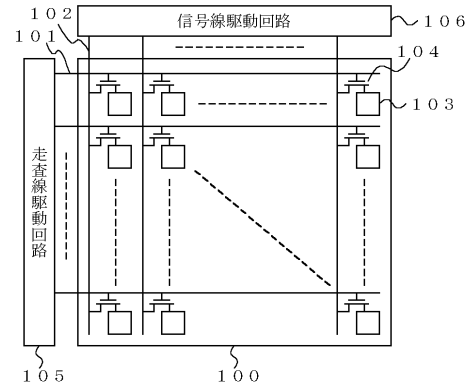
【図 5】



【図 7】



【図 6】



フロントページの続き

(51) Int.Cl.

F I

G 0 9 G	3/20	6 2 3 C
G 0 9 G	3/20	6 2 4 C
G 0 9 G	3/20	6 4 1 A
G 0 9 G	3/20	6 4 2 P
G 0 9 G	3/20	6 7 0 K
G 0 9 G	3/36	

(56)参考文献 特開平 0 4 - 1 4 2 5 9 2 (J P , A)
特開平 1 0 - 0 3 1 2 0 4 (J P , A)
特開平 0 5 - 0 4 5 6 2 3 (J P , A)
特開 2 0 0 1 - 3 5 6 7 4 5 (J P , A)
特開 2 0 0 0 - 0 0 9 5 4 7 (J P , A)
特開 2 0 0 2 - 1 6 9 1 3 9 (J P , A)
特開平 0 2 - 1 8 4 8 9 1 (J P , A)
特開平 1 1 - 2 7 2 2 4 2 (J P , A)
特開 2 0 0 0 - 3 5 6 9 7 6 (J P , A)

(58)調査した分野(Int.Cl. , D B 名)

G02F	1/133
G09G	3/20
G09G	3/36

专利名称(译)	用于驱动液晶显示装置的方法和使用该方法的液晶显示装置		
公开(公告)号	JP3990167B2	公开(公告)日	2007-10-10
申请号	JP2002057274	申请日	2002-03-04
申请(专利权)人(译)	NEC公司		
当前申请(专利权)人(译)	NEC LCD科技有限公司		
[标]发明人	藤井 巖		
发明人	藤井 巖		
IPC分类号	G02F1/133 G09G3/20 G09G3/36		
CPC分类号	G09G3/3648 G09G3/2014		
FI分类号	G02F1/133.550 G02F1/133.575 G02F1/133.580 G09G3/20.611.E G09G3/20.621.B G09G3/20.623.C G09G3/20.624.C G09G3/20.641.A G09G3/20.642.P G09G3/20.670.K G09G3/36		
F-TERM分类号	2H093/NA16 2H093/NA32 2H093/NA33 2H093/NA56 2H093/NC03 2H093/NC10 2H093/NC13 2H093/NC14 2H093/NC15 2H093/NC16 2H093/NC22 2H093/NC23 2H093/NC28 2H093/NC34 2H093/NC35 2H093/NC46 2H093/NC47 2H093/NC57 2H093/NC63 2H093/NC68 2H093/ND03 2H093/ND15 2H093/ND35 2H093/ND36 2H093/ND37 2H093/NE07 2H093/NE10 2H193/ZA04 2H193/ZB09 2H193/ZC02 2H193/ZC15 2H193/ZD26 2H193/ZF03 2H193/ZF06 2H193/ZF22 2H193/ZH17 2H193/ZH18 2H193/ZH33 2H193/ZH40 2H193/ZH42 2H193/ZH52 2H193/ZP20 5C006/AA15 5C006/AC21 5C006/AC26 5C006/AF46 5C006/AF54 5C006/AF62 5C006/AF75 5C006/BB16 5C006/BC11 5C006/BF34 5C006/BF38 5C006/FA19 5C006/FA23 5C006/FA34 5C080/AA10 5C080/BB05 5C080/DD06 5C080/DD18 5C080/EE28 5C080/FF11 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C080/JJ05		
代理人(译)	台正彦 下坂 直树 谷泽恭久		
其他公开文献	JP2003255304A		
外部链接	Espacenet		

摘要(译)

要解决的问题：在用于驱动有源矩阵型液晶显示装置的方法中，为了抑制由液晶显示面板的面板的温度变化引起的显示灰度和亮度之间的特性的变化，并且抑制其图像的持久性。使用薄膜晶体管作为开关元件的脉冲宽度调制系统。解决方案：液晶显示器配备有液晶显示面板的面板温度检测装置，并根据面板温度校正栅极导通电压或数据信号脉冲宽度以及参考时钟信号的频率。此外，该装置根据面板温度校正由于写入数据的极性 or 数据信号脉冲宽度的校正引起的栅极导通电压的校正值。面板温度越高，正极性和负极性的栅极导通电压越低，面板温度越低，正极性和负极性的栅极导通电压越高。此外，正栅极导通电压总是设置为高于负栅极导通电压。Z

【图 5】

