

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2007-293350

(P2007-293350A)

(43) 公開日 平成19年11月8日(2007.11.8)

(51) Int.Cl.	F I	テーマコード (参考)
<b>GO2F 1/1368 (2006.01)</b>	GO2F 1/1368	2H092
<b>GO2F 1/1345 (2006.01)</b>	GO2F 1/1345	5F110
<b>HO1L 29/786 (2006.01)</b>	HO1L 29/78 619A	
<b>HO1L 21/336 (2006.01)</b>	HO1L 29/78 612A	
	HO1L 29/78 612C	
審査請求 有 請求項の数 10 O L (全 37 頁) 最終頁に続く		

(21) 出願番号	特願2007-120534 (P2007-120534)	(71) 出願人	390019839
(22) 出願日	平成19年5月1日(2007.5.1)		三星電子株式会社
(62) 分割の表示	特願2001-326774 (P2001-326774) の分割		S a m s u n g E l e c t r o n i c s C o . , L t d .
原出願日	平成13年10月24日(2001.10.24)		大韓民国京畿道水原市靈通区梅灘洞416
(31) 優先権主張番号	2001-26147	(74) 代理人	100094145
(32) 優先日	平成13年5月14日(2001.5.14)		弁理士 小野 由己男
(33) 優先権主張国	韓国 (KR)	(74) 代理人	100106367
			弁理士 稲積 朋子
		(72) 発明者	金 東 奎
			大韓民国京畿道水原市八達区仁溪洞先京ア パート302棟801号
		最終頁に続く	

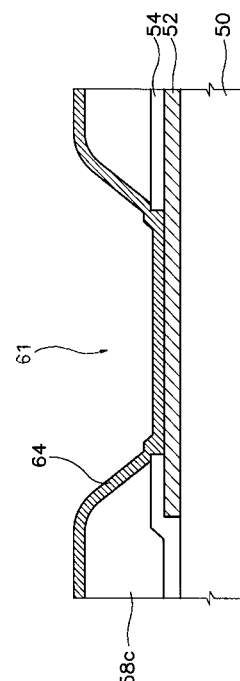
(54) 【発明の名称】 液晶表示装置用薄膜トランジスター

(57) 【要約】 (修正有)

【課題】保護膜を単一層で形成してフォトマスクの数を減らすことができる液晶表示装置用薄膜トランジスターを提供する。

【解決手段】基板50上にゲート配線52とゲート絶縁膜54と有機保護膜パターン58cを形成し、ゲート配線52上へゲート絶縁膜54と有機保護膜パターン58cにわたって形成された第2ビアホール61を形成する。第2ビアホール61の基底エッジでゲート絶縁膜54が有機保護膜パターン58cに比べて突出するように形成し、有機保護膜パターン58cの下部でアンダーカットを除去し、第2ビアホール61上にパッド電極64を形成する。保護膜を有機絶縁膜の単一層で形成し、保護膜下部でアンダーカットを除去して後続工程で蒸着される導電膜の段差塗布不良を防止する。

【選択図】 図16



## 【特許請求の範囲】

## 【請求項 1】

表示領域及び前記表示領域の外郭に位置したパッド領域を含む基板上に形成され、第 1 方向に延びるゲート配線と、

前記ゲート配線及び前記基板上に形成され、前記ゲート配線を部分的に露出するゲート絶縁膜と、

前記ゲート絶縁膜上に形成されたアクティブパターンと、

前記アクティブパターンと一部重畳されながら、前記ゲート絶縁膜上に形成され、前記第 1 方向と直交する第 2 方向に延びるデータ配線と、

前記データ配線及び前記ゲート絶縁膜上に形成され、前記データ配線を部分的に露出する第 1 ピアホールと部分的に露出された前記ゲート配線を露出する第 2 ピアホールを含む有機保護膜パターンと、

前記有機保護膜パターン上に形成され、前記データ配線上に前記第 1 ピアホールを通じて前記データ配線と連結された画素電極と、

前記有機保護膜パターン上に形成され、前記第 2 ピアホールを通じて前記ゲート配線と連結されたパッド電極を含み、

前記第 1 ピアホール部位で前記データ配線は表面部にグループを形成する段差部を含み、

前記第 2 ピアホールの基底エッジで前記ゲート絶縁膜が前記有機保護膜パターンに比べて、前記第 2 ピアホールの内側に突出されている液晶表示装置用薄膜トランジスター。

## 【請求項 2】

前記データ配線の段差部は、前記第 1 ピアホールの側壁で前記有機保護膜パターンに比べて突出されていることを特徴とする請求項 1 に記載の液晶表示装置用薄膜トランジスター。

## 【請求項 3】

前記ゲート配線は、前記表示領域内に形成されたゲート電極を含むゲートラインと、前記パッド領域に形成され、前記ゲートラインの縁端に連結されたゲートパッドを含み、

前記第 2 ピアホールは、前記ゲートパッド上に形成された請求項 1 に記載の液晶表示装置用薄膜トランジスター。

## 【請求項 4】

前記データ配線は、前記アクティブパターンの第 1 領域と重畳される第 1 電極と前記アクティブパターンの前記第 1 領域と対向される第 2 領域と重畳される第 2 電極を含み、

前記第 1 ピアホールは、前記第 1 電極上に形成されたことを請求項 1 に記載の液晶表示装置用薄膜トランジスター。

## 【請求項 5】

前記基板の前記パッド領域に位置し、前記ゲート配線と同一な層で形成されたデータパッドをさらに具備する請求項 1 に記載の液晶表示装置用薄膜トランジスター。

## 【請求項 6】

前記有機保護膜パターン上に前記画素電極と同一な層で形成され、前記データ配線の縁端上へ前記有機保護膜パターンに形成された第 3 ピアホールと、前記データパッド上に前記ゲート絶縁膜及び前記有機保護膜パターンにわたって形成された第 4 ピアホールを通じて前記データ配線の縁端と前記データパッドを連結させるブリッジ電極をさらに具備する請求項 5 に記載の液晶表示装置用薄膜トランジスター。

## 【請求項 7】

前記表示領域の前記有機保護膜パターンの表面に多数の凹凸が形成された請求項 1 に記載の液晶表示装置用薄膜トランジスター。

## 【請求項 8】

前記画素電極は透明電極と反射電極の二重層で形成された請求項 1 に記載の液晶表示装置用薄膜トランジスター。

## 【請求項 9】

10

20

30

40

50

前記パッド電極は、前記透明電極の単一層で形成された請求項 8 に記載の液晶表示装置用薄膜トランジスター。

【請求項 10】

表示領域及び前記表示領域の外郭に位置したパッド領域を含む基板上に形成され、第 1 方向に延びるゲート配線と、

前記ゲート配線及び前記基板上に形成され、前記ゲート配線を部分的に露出するゲート絶縁膜と、

前記ゲート絶縁膜上に形成されたアクティブパターンと、

前記アクティブパターンと一部重畳されながら、前記ゲート絶縁膜上に形成され、前記第 1 方向と直交する第 2 方向に延びるデータ配線と、

前記データ配線及び前記ゲート絶縁膜上に形成され、前記データ配線を部分的に露出する第 1 ピアホールと部分的に露出された前記ゲート配線を露出する第 2 ピアホールを含む有機保護膜パターンと、

前記有機保護膜パターン上に形成され、前記データ配線上に前記第 1 ピアホールを通じて前記データ配線と連結された画素電極と、

前記有機保護膜パターン上に形成され、前記第 2 ピアホールを通じて前記ゲート配線と連結されたパッド電極を含み、

前記データ配線は、前記第 1 ピアホール基底で前記データ配線の表面部にグループを形成する段差部を具備する液晶表示装置用薄膜トランジスター。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は液晶表示装置用薄膜トランジスターに関するものであり、より詳細には、フォトリソマスクの数を減らすことができる液晶表示装置用薄膜トランジスターに関するものである。

【背景技術】

【0002】

最近、情報化社会において、電子ディスプレイ装置の役割はますます重要になり、各種電子ディスプレイ装置が多様な産業分野に広範囲に使用されている。

一般的に、電子ディスプレイ装置というものは多様な情報などを視覚を通じて人間に伝達する装置をいう。即ち、電子ディスプレイ装置とは各種電子機器から出力される電気的な情報信号を人間の視覚により認識可能である光情報信号へ変換する電子装置であり、人間と電子機器を連結する架橋的な役割を担当する装置と言える。

【0003】

このような電子ディスプレイ装置において、光情報信号が発光現象によって表示される場合には発光型表示 (emissive display) 装置と言われ、反射、散乱、干渉現象などによって光変調で表示される場合には受光型表示 (non-emissive display) 装置と言われる。能動型表示装置とも言われる前記発光型表示装置としては、陰極線管 (CRT)、プラズマディスプレイパネル (PDP)、発光ダイオード (LED) 及びエレクトロルミネセント (electroluminescent display: ELID) などを挙げることができる。かつ、受動型表示装置である前記受光型表示装置としては、液晶表示装置 (LCD 又は electrochemical display: ECD) 及び電気泳動表示装置 (electrophoretic image display: EPID) などを挙げることができる。

【0004】

テレビやコンピュータ用モニターなどのような画像表示装置に使用される一番長い歴史を有するディスプレイ装置である陰極線管 (CRT) は表示品質及び経済性などの面で一番高い占有率を有しているが、重量が大きい、容積が大きい及び消費電力が高いなどのような短所を多く有している。

しかし、半導体技術の急速な進歩によって各種電子装置の固体化、低電圧化及び低電力

10

20

30

40

50

化と共に電子機器の小型及び軽量化に従って新しい環境に適合する電子ディスプレイ装置、即ち薄くて軽かつ低い駆動電圧及び低い消費電力の特性を備えた平板パネル型ディスプレイ装置に対する要求が急激に増大している。

【0005】

現在開発された多種の平板ディスプレイ装置のうちで、液晶表示装置はそれとは異なるディスプレイ装置に比べて薄くて軽く、低い消費電力及び低い駆動電圧を備えていると同時に、陰極線管に近い画像表示が可能であるので、多様な電子装置に広範囲に使用されている。

液晶表示装置は、電極が形成されている二枚の基板とその間に挿入されている液晶層から成り、前記電極に電圧を印加して前記液晶層の液晶分子を再配列させて透過される光の量を調節するディスプレイ装置である。液晶表示装置は外部光源を利用して画像を表示する透過型液晶表示装置と外部光源の代わりに自然光を利用する反射型液晶表示装置で区分可能である。かつ、前記二枚の基板には、各々電極が形成され、各電極に印加される電圧をスイッチングするための薄膜トランジスタが二枚の基板内の一枚の基板に形成される。

10

【0006】

通常、液晶表示装置の薄膜トランジスタが形成される基板は、マスクを利用したフォトリソグラフィを通じて製造することが一般的であるが、現在は7枚のマスクを使用している。

図1は従来の反射型液晶表示装置用薄膜トランジスタの断面図である。

20

図1を参照すれば、ガラス、石英又はサファイアから成った透明な基板10上にゲート膜として、例えばクロム(Cr)、アルミニウム(Al)、モリブデン(Mo)又はモリブデンタンゲステン(MoW)などの単一金属膜や二重金属膜を蒸着した後、フォトリソグラフィにより前記ゲート膜をパターンニングして、ゲート配線を形成する(第1マスク)。前記ゲート配線はゲート電極12、前記ゲート電極12に連結されるゲートライン及び外部から信号が印加されて前記ゲートラインに伝達するゲートパッド13を含む。

【0007】

前記ゲート配線が形成された基板10上にシリコン窒化物から成ったゲート絶縁膜14を約4500Åの厚さで形成する。前記ゲート絶縁膜14上に非晶質シリコンのような半導体膜を蒸着し、これをフォトリソグラフィによりパターンニングして薄膜トランジスタのアクティブパターン16を形成する(第2マスク)。

30

前記アクティブパターン16及びゲート絶縁膜14上に金属膜を蒸着した後、フォトリソグラフィにより前記金属膜をパターンニングして、データ配線を形成する(第3マスク)。前記データ配線はソース電極18、ドレイン電極19及び画像信号を伝達するためのデータパッド(図示せず)を含む。

【0008】

前記データ配線及びゲート絶縁膜14上にシリコン窒化物から成った無機保護膜20を約4000Åの厚さで形成した後、フォトリソグラフィにより前記ソース電極18において、ゲート配線上及びデータパッド上の前記無機保護膜20及びゲート絶縁膜14をドライエッチングする(第4マスク)。

40

前記無機保護膜20上に感光性の有機保護膜22を約2~4μmの厚さで塗布した後、フォトマスクを使用して前記有機保護膜22を露光する(第5マスク)。この時ソース電極18上、ゲート配線上及びデータパッド上の前記有機保護膜22が完全(full)露光される。

【0009】

かつ、画素部の反射板を散乱構造に作るために、また別のフォトマスクを利用して前記有機保護膜22を再び露光する(第6マスク)。この時、前記表示領域の有機保護膜22は露光器の分解能程度の線幅を有する不規則なパターンにより不完全露光される。

続いて、前記露光された有機保護膜22を現像すると、前記表示領域の有機保護膜22表面に多数の凹凸が形成されると同時に、ソース電極18を露出させる第1ビアホール及

50

びゲートパッド 13 を露出させる第 2 ビアホールが形成される。かつ、図示しなかったが、データパッドを露出させる第 3 ビアホールも形成される。

【0010】

前記ビアホールが形成された有機保護膜 22 上にアルミニウム (A1) のような反射メタル膜を蒸着した後、これをフォトリソグラフィによりパターンニングして、前記第 1 ビアホールを通じてソース電極 18 と連結される画素電極 26 及び前記第 2 ビアホールを通じてゲートパッド 13 と連結されるゲートパッド電極 27 を形成する (第 7 マスク)。かつ、前記第 3 ビアホールを通じてデータパッドと連結されるデータパッド電極 (図示せず) も共に形成される。前記画素電極 26 はゲート配線とデータ配線により囲まれた画素領域内に形成され、反射板に提供される。

10

【0011】

上述した従来方法によると、薄膜トランジスターを製造するためにゲート配線、アクティブパターン、データ配線、無機保護膜、有機保護膜及び画素電極の総 6 層でフォトリソグラフィが必要であり、これによって総 7 枚のフォトマスクが要求される。

フォトマスクの数が増すほど工程費用と工程誤謬の確率が増加して、製造原価を高める原因になるので、工程の単純化のために無機保護膜を省略して保護膜を単一層で形成する方法が提案された。

【0012】

図 2 乃至図 7 は無機保護膜を省略した従来の方法による薄膜トランジスターのビアホール形成方法を説明するための断面図である。ここで、図 2、4、及び 6 は表示領域の一部分を図示し、図 3、図 5 及び図 7 はパッド領域の一部分を図示する。

20

図 2 及び図 3 を参照すれば、第 1 メタル膜から成ったゲート配線 42、無機絶縁膜から成ったゲート絶縁膜 43 及び第 2 メタル膜から成ったデータ配線 44 が順次に形成されている基板 40 上に感光性物質から成った有機保護膜 45 を塗布した後、フォトマスク 30 を利用して前記有機保護膜 45 のビアホール領域 45a、45b を露光する。

【0013】

図 4 及び図 5 を参照すれば、現像工程に前記有機保護膜 45 の露光された領域を除去して、有機保護膜パターン 45c を形成する。続いて、前記有機保護膜パターン 45c をエッチングマスクとして利用して、ドライエッチングにより前記データ配線 44 を露出させる第 1 ビアホール 46 を形成する。さらに、前記有機保護膜パターン 45c 下部のゲート絶縁膜 43 をドライエッチングしてゲート配線 42 を露出させる第 2 ビアホール 47 を形成する。この時、前記無機絶縁膜からなるゲート絶縁膜 43 が側面エッチング (side etch) されて有機保護膜パターン 45c の下部にアンダーカット (A) が発生する。同様に、前記データ配線 44 がモリブデン (Mo) やモリブデントングステン (MoW) のように消耗量が多い材料で形成される場合は、前記第 1 ビアホール 46 の縁で前記データ配線 44 が側面エッチングされて有機保護膜パターン 45c の下部にアンダーカット (A) が発生する。これと同時に、前記第 1 ビアホール 46 の基底でもデータ配線 44 が所定厚さほどエッチングされる (B)。

30

【0014】

図 6 及び図 7 を参照すれば、前記第 1 及び第 2 ビアホール 46、47 が形成された有機保護膜パターン 45c 上にアルミニウム (A1) のような反射メタル膜を蒸着した後、これをフォトリソグラフィによりパターンニングする。そうすると、前記第 1 ビアホール 46 を通じてデータ配線 44 と連結される画素電極 48 及び第 2 ビアホール 47 を通じてゲート配線 42 と連結されるパッド電極 49 が形成される。

40

【0015】

この時、前記有機保護膜パターン 45c の下部に形成されているアンダーカットによって、前記反射メタル膜の段差塗布性が不良になることにより、第 1 及び第 2 ビアホール 46、47 の基底で反射メタル膜が短絡される問題が発生する。従って、このようなアンダーカット問題を解決しなければ、保護膜を有機絶縁膜の単一層に使用することができないので、フォトマスク数を減らすことができない。

50

## 【発明の開示】

## 【発明が解決しようとする課題】

## 【0016】

従って、本発明の目的は、保護膜を単一層で形成してフォトマスクの数を減らすことができる液晶表示装置用薄膜トランジスターを提供することにある。

## 【課題を解決するための手段】

## 【0017】

本発明 1 は、

- ・表示領域及び前記表示領域の外郭に位置したパッド領域を含む基板上に形成され、第 1 方向に延びるゲート配線と、
- ・前記ゲート配線及び前記基板上に形成され、前記ゲート配線を部分的に露出するゲート絶縁膜と、
- ・前記ゲート絶縁膜上に形成されたアクティブパターンと、
- ・前記アクティブパターンと一部重畳されながら、前記ゲート絶縁膜上に形成され、前記第 1 方向と直交する第 2 方向に延びるデータ配線と、
- ・前記データ配線及び前記ゲート絶縁膜上に形成され、前記データ配線を部分的に露出する第 1 ピアホールと部分的に露出された前記ゲート配線を露出する第 2 ピアホールを含む有機保護膜パターンと、
- ・前記有機保護膜パターン上に形成され、前記データ配線上に前記第 1 ピアホールを通じて前記データ配線と連結された画素電極と、
- ・前記有機保護膜パターン上に形成され、前記第 2 ピアホールを通じて前記ゲート配線と連結されたパッド電極を含み、

前記第 1 ピアホール部位で前記データ配線は表面部にグループを形成する段差部を含み、前記第 2 ピアホールの基底エッジで前記ゲート絶縁膜が前記有機保護膜パターンに比べて、前記第 2 ピアホールの内側に突出されている、液晶表示装置用薄膜トランジスターを提供する。

## 【0018】

本発明 2 は、発明 1 において、前記データ配線の段差部は、前記第 1 ピアホールの側壁で前記有機保護膜パターンに比べて突出されている液晶表示装置用薄膜トランジスターを提供する。

本発明 3 は、発明 1 において、前記ゲート配線は、前記表示領域内に形成されたゲート電極を含むゲートラインと、前記パッド領域に形成され、前記ゲートラインの縁端に連結されたゲートパッドを含み、前記第 2 ピアホールは、前記ゲートパッド上に形成された請求項 1 に記載の液晶表示装置用薄膜トランジスターを提供する。

## 【0019】

本発明 4 は、発明 1 において、前記データ配線は、前記アクティブパターンの第 1 領域と重畳される第 1 電極と前記アクティブパターンの前記第 1 領域と対向される第 2 領域と重畳される第 2 電極を含み、前記第 1 ピアホールは、前記第 1 電極上に形成された液晶表示装置用薄膜トランジスターを提供する。

本発明 5 は、発明 1 において、前記基板の前記パッド領域に位置し、前記ゲート配線と同一な層で形成されたデータパッドをさらに具備する液晶表示装置用薄膜トランジスターを提供する。

## 【0020】

本発明 6 は、発明 5 において、前記有機保護膜パターン上に前記画素電極と同一な層で形成され、前記データ配線の縁端上へ前記有機保護膜パターンに形成された第 3 ピアホールと、前記データパッド上に前記ゲート絶縁膜及び前記有機保護膜パターンにわたって形成された第 4 ピアホールを通じて前記データ配線の縁端と前記データパッドを連結させるブリッジ電極をさらに具備する液晶表示装置用薄膜トランジスターを提供する。

## 【0021】

本発明 7 は、発明 1 において、前記表示領域の前記有機保護膜パターンの表面に多数の

凹凸が形成された請求項 1 に記載の液晶表示装置用薄膜トランジスターを提供する。

本発明 8 は、発明 1 において、前記画素電極は透明電極と反射電極の二重層で形成された液晶表示装置用薄膜トランジスターを提供する。

本発明 9 は、発明 8 において、前記パッド電極は、前記透明電極の単一層で形成された液晶表示装置用薄膜トランジスターを提供する。

【 0 0 2 2 】

本発明 1 0 は、

- ・表示領域及び前記表示領域の外郭に位置したパッド領域を含む基板上に形成され、第 1 方向に延びるゲート配線と、
- ・前記ゲート配線及び前記基板上に形成され、前記ゲート配線を部分的に露出するゲート絶縁膜と、
- ・前記ゲート絶縁膜上に形成されたアクティブパターンと、
- ・前記アクティブパターンと一部重畳されながら、前記ゲート絶縁膜上に形成され、前記第 1 方向と直交する第 2 方向に延びるデータ配線と、
- ・前記データ配線及び前記ゲート絶縁膜上に形成され、前記データ配線を部分的に露出する第 1 ピアホールと部分的に露出された前記ゲート配線を露出する第 2 ピアホールを含む有機保護膜パターンと、
- ・前記有機保護膜パターン上に形成され、前記データ配線上に前記第 1 ピアホールを通じて前記データ配線と連結された画素電極と、
- ・前記有機保護膜パターン上に形成され、前記第 2 ピアホールを通じて前記ゲート配線と連結されたパッド電極を含み、

前記データ配線は、前記第 1 ピアホール基底で前記データ配線の表面部にグループを形成する段差部を具備する液晶表示装置用薄膜トランジスターを提供する。

【 0 0 2 3 】

例えば、表示領域及び前記表示領域の外郭に位置したパッド領域を含む基板上に第 1 方向に延びるゲート配線を形成する段階と、前記ゲート配線及び基板上にゲート絶縁膜を挿入して、前記第 1 方向と直交する第 2 方向に延びるデータ配線を形成する段階と、前記データ配線及びゲート絶縁膜上に有機保護膜を形成する段階と、ピアホールが形成される領域の縁で前記有機保護膜の傾斜が低くなるようにフォトリソグラフィを実施して、有機保護膜パターンを形成する段階と、前記有機保護膜パターンをマスクとして利用して、前記ゲート絶縁膜をエッチングすることにより、前記データ配線を露出させる第 1 ピアホール及び前記ゲート配線を露出させる第 2 ピアホールを形成する段階と、前記有機保護膜パターン下部のアンダーカットを除去する段階と、前記有機保護膜パターン上に、前記第 1 ピアホールを通じて前記データ配線と連結される画素電極及び前記第 2 ピアホールを通じて前記ゲート配線と連結されるパッド電極を形成する段階を具備する液晶表示装置用薄膜トランジスターの製造方法も考えられる。

【 0 0 2 4 】

ピアホール領域の縁にスリット又は半透明膜から成った部分露光パターンが形成されたフォトマスクを利用して有機絶縁膜から成った保護膜を 1 回露光して、ピアホール領域の縁で前記有機保護膜の傾斜が低くなるように有機保護膜パターンを形成する。続いて、有機保護膜パターンをドライマスクとして利用したドライエッチング工程を実施して、ピアホールを形成した後、前記有機保護膜パターンをアッシング又はプラズマドライエッチングして有機保護膜パターン下部のアンダーカットを除去する。このように、アンダーカットが除去されると、ピアホールの基底エッジで有機保護膜パターンの下部膜が突出されるので、後続工程で蒸着されるメタル膜の段差塗布不良が発生しない。

【 0 0 2 5 】

ここで、無機保護膜を形成しないので、無機保護膜のフォトリソグラフィが不要である。更に、前記フォトマスクで画素部の反射板に対応される位置にも部分露光パターンを形成すると、一つのフォトマスクを利用した 1 回の露光工程だけでピアホールを形成すると同時に、有機保護膜の表面に多数の凹凸構造を形成することができる。従って、反射透

10

20

30

40

50

過複合型や反射型液晶表示装置においてフォトマスクの数を従来の7枚から5枚に減らすことができる。

【0026】

また、例えば表示領域及び前記表示領域の外郭に位置したパッド領域を含む基板上に、前記表示領域内に形成するゲート電極を含むゲートラインと、前記パッド領域に形成し、前記ゲートラインの縁端に連結されたゲートパッドを含み、第1方向に延びるゲート配線を形成する段階と、前記ゲート配線及び基板上にゲート絶縁膜を形成する段階と、前記ゲート絶縁膜上にアクティブパターンを形成する段階と、前記ゲート絶縁膜上に、前記アクティブパターンの第1領域と重畳される第1電極と、前記アクティブパターンの第1領域と対向される第2領域と重畳される第2電極を含み、前記第1方向と直交する第2方向に延びるデータ配線を形成する段階と、前記データ配線及びゲート絶縁膜上に有機保護膜を形成する段階と、ビアホールが形成される領域の縁で前記有機保護膜の傾斜が低くなるようにフォトリソグラフィを実施して、有機保護膜パターンを形成する段階と、前記有機保護膜パターンをマスクとして利用して、前記ゲート絶縁膜をエッチングすることにより、前記第1電極を露出させる第1ビアホール及び前記ゲートパッドを露出させる第2ビアホールを形成する段階と、前記有機保護膜パターン下部のアンダーカットを除去する段階と、前記有機保護膜パターン上に、前記第1ビアホールを通じて前記第1電極と連結される画素電極及び前記第2ビアホールを通じて前記ゲートパッドと連結されるパッド電極を形成する段階を具備する液晶表示装置用薄膜トランジスターの製造方法も考えられる。

10

【0027】

二つのフォトマスクを利用して露光工程を2回連続実施して、ビアホール領域の縁に低い厚さの有機保護膜パターンを残す。続いて、前記有機保護膜パターンを利用してビアホールを形成した後、アッシング又はプラズマドライエッチング工程により、前記有機保護膜パターンの下部に形成されるアンダーカットを除去する。従って、画素電極用メタル膜の段差塗布不良を防止する。

20

【0028】

ここで、無機保護膜を形成しないので、無機保護膜のフォトリソグラフィが不要である。更に、前記二つのフォトマスクのうち、一つのフォトマスクを有機保護膜の凹凸構造露光のためのマスクとしても使用することができるので、反射透過複合型や反射型液晶表示装置においてフォトマスクの数を従来の7枚から6枚に減らすことができる。

30

また、例えば、表示領域及び前記表示領域の外郭に位置したパッド領域を含む基板上に、第1方向に延びるゲート配線を形成する段階と、前記ゲート配線上にゲート絶縁膜を挿入して前記第1方向と直交する第2方向に延びるデータ配線を形成する段階と、前記データ配線及び前記ゲート絶縁膜上に、前記データ配線を露出させる第1ビアホール及び前記ゲート配線を露出させる第2ビアホールを有する保護膜を形成する段階と、前記第1及び第2ビアホールと前記保護膜上にIZOから成った透明電極層及び反射電極層を順に蒸着する段階と、前記表示領域内の反射領域では厚く残留し、透過領域では薄く残留するように、前記反射電極層上にフォトレジストパターンを形成する段階と、前記フォトレジストパターンをマスクとして利用して、前記反射電極層及び前記透明電極層を同時にウェットエッチングする段階と、前記透過領域の反射電極層が露出されるように前記フォトレジストパターンを所定厚さほど除去する段階と、前記透過領域の反射電極層をドライエッチングにより除去する段階と、前記フォトレジストパターンを除去して透明電極及び前記透明電極の周辺を取り囲む反射電極を形成する段階を具備する反射透過型液晶表示装置用薄膜トランジスターの製造方法も考えられる。

40

【0029】

反射透過複合型液晶表示装置において透明電極をITO(indium-tin-oxide)の代わりにIZO(indium-zinc-oxide)で形成することにより透明電極と反射電極間の界面特性を向上させることができる。かつ、保護膜を有機絶縁膜の単一層で形成して、透明電極の縁端をゲート配線及びデータ配線と重畳させた後、前記重畳された領域の付近に反射電極を残すことにより十分な透過のための開口率を得るこ

50



とができる。

【発明の効果】

【0030】

本発明によると、ビアホール領域の縁に部分露光パターンが形成されたフォトマスクを利用して、有機保護膜を1回露光して、ビアホール領域の縁で前記有機保護膜の傾斜が低くなるように有機保護膜パターンを形成する。続いて、有機保護膜パターンをエッチングマスクとして利用したドライエッチング工程を実施して、ビアホールを形成した後、前記有機保護膜パターンをアッシング又はプラズマドライエッチングして有機保護膜パターン下部のアンダーカットを除去する。このように、アンダーカットが除去されると、ビアホールの基底エッジで有機保護膜パターンの下部膜が突出されるので、後続工程で蒸着されるメタル膜の段差塗布不良が発生しない。 10

【0031】

ここで、前記フォトマスクで画素部の反射板に対応される位置にも部分露光パターンを形成すると、一つのフォトマスクを利用した1回の露光工程のみによりビアホールを形成すると同時に、有機保護膜の表面に多数の凹凸構造を形成することができる。従って、反射透過複合型や反射型液晶表示装置においてフォトマスクの数を従来の7枚から5枚に減らすことができる。

【発明を実施するための最良の形態】

【0032】

以下、図面を参照して本発明の望ましい実施形態をより詳細に説明する。 20

実施形態1

図8及び図15は本発明の第1実施形態による薄膜トランジスタのビアホール形成方法を説明するための断面図である。ここで、各図8、図10、図12、図14、図16は薄膜トランジスタが形成される基板のパッド領域の一部を図示し、各図9、図11、図13、図15、図17は前記基板の表示領域の一部を図示する。

【0033】

図8及び図9を参照すれば、第1メタル膜から成ったゲート配線52、無機絶縁膜から成ったゲート絶縁膜54及び第2メタル膜から成ったデータ配線56が順次に形成されている基板50上に感光性の有機保護膜58を約2 $\mu$ m以上の厚さで塗布する。

続いて、前記有機保護膜58のオープン領域、即ち、ビアホール領域の縁にスリット又は半透明膜から成った部分露光パターンが形成されているフォトマスク80を利用して前記有機保護膜58を露光する。そうすると、前記ビアホール領域の中央部では有機保護膜58が完全露光される反面、前記ビアホール領域の縁では前記スリットにより有機保護膜58が回折露光される。望ましくは、前記フォトマスク80の部分露光パターンは露光器の分解能の1/2程度の線幅を有するオープンパターンで形成する。かつ、反射透過複合型や反射型液晶表示装置の場合、別途のフォトマスクを利用した露光工程を実施する必要が無く、前記部分露光パターンを画素部の反射板に対応するように形成することで、有機保護膜の表面に散乱のための多数の凹凸構造を形成することができる。 30

【0034】

続いて、前記露光された有機保護膜58を現像すると、ビアホール領域の縁で有機保護膜58の傾斜(slope)が緩く形成される。そして、前記有機保護膜58に前記データ配線56を部分的に露出させる第1ビアホール59及びゲート配線52を部分的に露出させるための第2ビアホール61が形成される。 40

図10及び図11を参照すれば、現像が完了された有機保護膜パターン58aをエッチングマスクとして利用して、その下部のゲート絶縁膜54をドライエッチングする。そうすると、前記第2ビアホール61部位のゲート配線が部分的に露出される。この時、無機絶縁膜から成ったゲート絶縁膜54が側面エッチングされ、前記有機保護膜パターン58aの下部にアンダーカット(U)が発生する。同様に、前記データ配線56がモリブデン(Mo)やモリブデントングステン(MoW)のように消耗量が多い材料で形成される場合、前記第1ビアホール59の縁で前記データ配線56が側面エッチングされ、有機保護 50

膜パターン 58a の下部にアンダーカット (U) が発生する。これと同時に、前記第 1 ビアホール 59 の基底でもデータ配線 56 が所定厚さほどエッチングされる (M)。

【0035】

図 12 及び図 13 を参照すれば、前記有機保護膜パターン 58a をアッシングして、前記有機保護膜パターン 58a を垂直・水平方向に所定厚さ (58b) ほど除去することにより、その下部のアンダーカット (U) を除去する。ここで、前記アッシング代わりにプラズマドライエッチング工程を使用することもできる。

この時、回折露光により形成されたビアホール縁での有機保護膜の傾斜が低いために、少ない量のアッシングとしても有機保護膜の水平後退距離が大きくなる。即ち、ビアホール領域の縁での有機保護膜傾斜をとし、有機保護膜の垂直後退距離を  $y$  とすると、前記有機保護膜の水平後退距離  $X$  は  $x = y / \tan$  になる。従って、アンダーカットを除去するために、過度のアッシングを実施しなくても、画素内部で有機保護膜表面の凹凸が崩れる問題を防止することができる。

【0036】

上述したアッシング工程が完了されると、図 14 に図示したように、前記第 2 ビアホール 61 の基底エッジ S1 で、ゲート絶縁膜 54 が有機保護膜パターン 58c に比べて前記第 2 ビアホール 61 の内側に突出される。同様に、図 15 に図示したように、前記第 1 ビアホール 59 の基底エッジ S2 でデータ配線 56 が有機保護膜パターン 58c に比べて突出されている。即ち、前記第 1 ビアホール 59 の部位で前記データ配線 56 は表面部にグループを形成する段差部を具備し、前記第 1 ビアホール 59 の側壁で前記データ配線 56 の段差部が前記有機保護膜パターン 58c に比べて前記第 1 ビアホール 59 の内側に突出されて形成される。

【0037】

図 16 及び図 17 を参照すれば、上述したようにビアホールの基底エッジで、有機保護膜パターン 58c の下部膜が突出されている状態で結果物の全面にアルミニウム (Al) のような反射メタル膜を蒸着した後、これをフォトリソグラフィによりパターニングする。そうすると、前記第 1 ビアホール 59 を通じてデータ配線 56 と連結される画素電極 62 及び第 2 ビアホール 61 を通じて、ゲート配線 52 と連結されるパッド電極 64 が形成される。前記反射メタル膜は有機保護膜パターン 58c 下部のアンダーカットが除去された状態で蒸着されるので、良好な段差塗布性を有する。

【0038】

図 18 は本発明の第 1 実施形態が適用される反射型液晶表示装置用薄膜トランジスターの平面図である。図 19 乃至図 21 は各々図 18 の C-C、D-D 及び E-E 線による液晶表示装置用薄膜トランジスターの断面図である。

図 18 乃至図 21 を参照すれば、透明な基板 100 上にクロム (Cr)、アルミニウム (Al)、モリブデン (Mo) 又はモリブデンタングステン (MoW) などの単一メタル膜や二重メタル膜から成ったゲート配線が形成される。前記ゲート配線は第 1 方向 (即ち、横方向) に伸びるゲートライン 101、前記ゲートライン 101 の縁端に連結されて外部から照射信号の印加を受けて、前記ゲートライン 101 に伝達するゲートパッド 103、及び前記ゲートライン 101 の一部分である薄膜トランジスターのゲート電極 102 を含む。

【0039】

前記ゲート配線及び基板 100 上には無機絶縁膜から成ったゲート絶縁膜 106 が形成される。前記ゲート電極 102 に対応されるゲート絶縁膜 106 上には非晶質シリコンのような半導体膜から成ったアクティブパターン 108 が形成される。

前記アクティブパターン 108 及びゲート絶縁膜 106 上には前記第 1 方向と直交する第 2 方向 (即ち、縦方向) に伸びるデータ配線 110 が形成される。前記データ配線 110 は前記アクティブパターン 108 の第 1 領域と重畳される第 1 電極 (以下、ソース電極という) 112 と前記アクティブパターン 108 の前記第 1 領域と対向される第 2 領域と重畳される第 2 電極 (以下、ドレーン電極) 111 を含む。従来の液晶表示装置では、画

10

20

30

40

50

像信号を伝達するためのデータパッドを前記データ配線と同一な層で形成するが、本実施形態ではゲート配線を形成する時データパッド104を共に形成する。即ち、前記データパッド104とゲート配線は同一な層で形成される。

【0040】

前記データ配線110、アクティブパターン108及びゲート絶縁膜106上には、前記ソース電極112を露出させる第1ビアホール116及びゲートパッド103を露出させる第2ビアホール117を有する有機保護膜パターン114aが形成される。画素部を集めて画像を表示する領域である表示領域では、前記有機保護膜パターン114aの表面に光の散乱のための多数の凹凸構造が形成される。

【0041】

前記有機保護膜パターン114a上には、前記第1ビアホール116を通じてソース電極112と連結される画素電極120及び前記第2ビアホール117を通じてゲートパッド103と連結されるパッド電極121が形成される。前記画素電極120は薄膜トランジスタから画像信号の印加を受けて、上部基板の電極(図示せず)と共に電気蔵を生成する役割をする。前記画素電極120はゲートライン101とデータ配線110により区画される画素部内に形成され、高い開口率を確保するために、その縁が前記ゲートライン101及びデータ配線110と重畳されている。

【0042】

かつ、本実施形態ではデータパッド104とデータ配線110と別途の層で形成するために、前記データ配線110とデータパッド104を電氣的に連結するためのブリッジ電極122が要求される。これのために、前記第1及び第2ビアホール116、117を形成するときに、前記有機保護膜パターン114aにデータ配線110の縁端を露出させる第3ビアホール118及びデータパッド104を露出させる第4ビアホール119を共に形成した後、前記画素電極120と同一な層によりブリッジ電極122を形成する。即ち、前記ブリッジ電極122は前記第3ビアホール118と第4ビアホール119を通じて、データ配線110の縁端とデータパッド104を電氣的に連結させる役割をする。

【0043】

図22乃至図37は本発明の第1実施形態が適用される反射型液晶表示装置用薄膜トランジスタの製造方法を説明するための平面図及び断面図である。

図22はゲート配線が形成された基板の平面図であり、図23及び図24は各々、図22の12b-12b線及び12c-12c線による断面図である。ガラス、石英又はサファイアのような絶縁物質から成った透明な基板100上にゲート膜として、例えばクロム(Cr)、アルミニウム(Al)、モリブデン(Mo)又はモリブデンタングステン(MoW)などの単一メタル膜や二重メタル膜を蒸着した後、フォトリソグラフィにより前記ゲート膜をパターンニングして、ゲート配線を形成する(第1マスク)。前記ゲート配線は、第1方向(即ち、横方向)に伸びるゲートライン101、表示領域に形成され、前記ゲートライン101の一部分であるゲート電極102及び前記ゲートライン101の縁端に連結されて、パッド領域に形成されるゲートパッド103を含む。かつ、本実施形態では前記ゲート配線を形成するときに、画像信号を薄膜トランジスタに伝達するためのデータパッド104を共に形成する。

【0044】

望ましくは、前記ゲート膜は堅いパッドを形成するためにクロム(Cr)又はタングステンが30%以上含有されたモリブデンタングステン(MoW)で形成する。

図25はアクティブパターン108が形成された基板の平面図であり、図26及び図27は各々図25の13b-13b線及び13c-13c線による断面図である。前記ゲート配線が形成された基板100上にシリコン窒化物のような無機絶縁膜から成ったゲート絶縁膜106を約4500Å厚さで形成する。前記ゲート絶縁膜106上に非晶質シリコンのような半導体膜を蒸着し、これをフォトリソグラフィによりパターンニングして、薄膜トランジスタのアクティブパターン108を形成する(第2マスク)。

【0045】

図28はデータ配線110が形成された基板の平面図であり、図29及び図30は各々図28の14b-14b線及び14c-14c線による断面図である。前記アクティブパターン108及びゲート絶縁膜106上にモリブデン(Mo)又はモリブデンタンゲステン(MoW)のようなモリブデン合金、又はクロム(Cr)などのメタル膜を蒸着した後、フォトリソグラフィにより前記メタル膜をパターンニングしてデータ配線110を形成する(第3マスク)。前記データ配線110は前記ゲート配線と直交する第2方向(即ち、縦方向)に伸び、アクティブパターン108の第1領域と重畳されるソース電極112と、前記アクティブパターン108の前記第1領域の反対側である第2領域と重畳されるドレイン電極111を含む。

#### 【0046】

ここで、本実施形態では前記アクティブパターン108とデータ配線110を2回のフォトリソグラフィにより形成したが、1回のフォトリソグラフィにより前記アクティブパターン108とデータ配線110を形成することもできる。即ち、前記ゲート絶縁膜106上にアクティブパターン用半導体膜及びデータ配線用メタル膜を順次に蒸着した後、前記メタル上にフォトレジスト膜を塗布する。続いて、前記フォトレジスト膜を露光及び現像して、薄膜トランジスタのチャネル部の上に位置し、第1厚さを有する第1部分、データ配線部の上に位置し、前記第1厚さより厚い第2厚さを有する第2部分及びフォトレジスト膜が完全に除去された第3部分を含むフォトレジストパターンを形成する。続けて、前記第3部分下のメタル膜及び半導体膜をエッチングし、次に、第1厚さのフォトレジストを除去し、前記第1部分下のメタル膜をエッチングする。そして、前記メタル膜から成ったデータ配線及び前記半導体膜から成ったアクティブパターンを形成する。続いて、残っているフォトレジストパターンを除去すると、1枚のフォトマスクを利用したフォトリソグラフィによりアクティブパターン108とデータ配線110を同時に形成することができる。

#### 【0047】

図31及び図32は各々図28の14b-14b線及び14c-14c線による断面図として、有機保護膜114を露光する段階を図示する。前記データ配線110、アクティブパターン108及びゲート絶縁膜106上に感光性の有機保護膜114を約2~4 $\mu$ mの厚さで塗布した後、フォトマスクを使用して前記有機保護膜114を露光する(第4マスク)。このとき、前記フォトマスク150はビアホール領域(即ち、ソース電極上、ゲートパッド上、データパッド上、データ配線縁端上)に対応される部分には完全露光パターン(F)が形成され、前記ビアホール領域の縁に対応される部分は部分露光パターン(P)が形成される。かつ、前記フォトマスク150は画素部の反射板を散乱構造で作るために、画素部に対応される部分も部分露光パターンを有する。望ましくは、前記完全露光パターンは露光器の分解能以上の大きさを有するオープンパターンであり、前記部分露光パターンは、露光器の分解能1/2程度の線幅を有するオープンパターンで形成される。前記部分露光パターンはスリット又は半透明膜により構成される。

#### 【0048】

前記フォトマスク150を利用して前記有機保護膜114を露光した後、現像を進行すると、ビアホール領域の中央部では有機保護膜114が完全に除去される反面、前記ビアホール領域の縁では前記部分露光パターン(P)により有機保護膜114が回折露光され、有機保護膜の傾斜が低くなる。かつ、画素部の有機保護膜114はその表面に多数の凹凸が形成される。

#### 【0049】

本実施形態では、チップバンプ(bump)がボンディングされるゲートパッド103及びデータパッド104をオープンさせるときに、バンプボンディングによるミスアラインにより接触不良が発生することを防止するために、パッド上を各々オープンさせるのではなく、各のパッドの全面を同時にオープンさせる。このとき、前記データパッドが従来のようにデータ配線で形成されると、後続工程でゲート絶縁膜をドライエッチングするとき、データ配線から成ったデータパッド下部でゲート絶縁膜が側面エッチングされアン

10

20

30

40

50

ダーカットが形成さる。これにより、バンプボンディングをするときにデータパッドのリフティングが発生する。従って、各パッドの全面を同時にオープンさせるためにはデータパッドをゲート配線と同一な層で形成しなければならない。

#### 【0050】

図33はビアホールが形成された基板の平面図であり、図34及び図35は各々、図33の16b-16b線及び16c-16c線による断面図である。現像が完了された有機保護膜パターン114aをエッチングマスクとして利用して、その下部のゲート絶縁膜106をドライエッチングする。そうすると、前記ソース電極112を露出させる第1ビアホール116及びゲートパッド103を露出させる第2ビアホール117が形成される。これと同時に、データ配線110の縁端を露出させる第3ビアホール118及びデータパッド104を露出させる第4ビアホール119が形成される。

10

#### 【0051】

上述したドライエッチング工程をするときに、無機絶縁膜から成ったゲート絶縁膜106又はデータ配線110が側面エッチングされ、前記有機保護膜パターン114aの下部にアンダーカットが発生する。

続けて、前記有機保護膜パターン114aをアッシング又はプラズマドライエッチングして、有機保護膜パターン114aを垂直・水平方向に所定厚さほど除去することにより、その下部のアンダーカットを除去する。上述したアッシング工程が完了されると、ビアホール基底のエッジで有機保護膜パターン114aの下部膜が突出される(S3、S4)。

20

#### 【0052】

図36及び図37は各々図33の16b-16b線及び16c-16c線による断面図として、前記ビアホール116、117、118、119及び有機保護膜パターン114a上にアルミニウム(A1)や銀(Ag)のように反射率が高いメタル膜125を蒸着する段階を図示する断面図である。

続いて、フォトリソグラフィにより前記メタル膜125をパターニングすると、図19及び、図20及び図21に図示したように、前記第1ビアホール116を通じてソース電極112と連結される画素電極120及び前記第2ビアホール117を通じてゲートパッド103と連結されるパッド電極121が形成される(第5マスク)。これと同時に、前記第3ビアホール118と第4ビアホール119を通じて前記データ配線110の縁端と前記データパッド104を連結させるブリッジ電極122が形成される。前記画素電極120はゲート配線とデータ配線110によって区画される画素部内に形成され、高い開口率を確保するためにその縁が前記ゲート配線及びデータ配線110と重畳されるように形成される。

30

#### 【0053】

上述した本発明の第1実施形態によると、保護膜を有機保護膜の単一層で形成しながら、アンダーカットによる上部メタル膜の段差塗布不良を解決することにより、フォトリソグラフィを1回短縮させることができる。かつ、有機保護膜にビアホール領域を露光するときに、反射板の凹凸露光を同時に実施することにより、露光工程を1回短縮させることができる。従って、従来の7回露光工程を5回の露光工程に減らして工程を単純化させることができる。かつ、アクティブパターンと配線を1回のフォトリソグラフィで形成する場合は、露光工程を4回に減らすことができる。

40

#### 【0054】

上述した第1実施形態は反射型液晶表示装置に適用したが、反射透過複合型液晶表示装置又は透過型液晶表示装置に本発明の第1実施形態を適用することもできる。

#### 実施形態2

図38乃至図47は本発明の第2実施形態による薄膜トランジスタのビアホール形成方法を説明するための断面図である。ここで、各図38、図40、図42、図44、図46はメタル膜の上に無機絶縁膜が存在する場合を図示し、各図39、図41、図43、図45、図47はメタル膜の上に無機絶縁膜が存在しない場合を図示する。

50

## 【 0 0 5 5 】

図 3 8 及び図 3 9 を参照すれば、ゲート配線（図示せず）及びゲート絶縁膜 2 0 2 が順次に積層されている基板 2 0 0 上にデータ配線用メタル膜 2 0 4 を蒸着する。前記メタル膜 2 0 4 上にシリコン窒化物から成った無機絶縁膜 2 0 6 を蒸着したり（図 3 8 ）蒸着しない状態で（図 3 9 ）、結果物上に感光性の有機絶縁膜 2 0 8 を約 2  $\mu$  m 以上の厚さで塗布する。

## 【 0 0 5 6 】

続いて、前記有機保護膜 2 0 8 の第 1 領域を露光するための第 1 フォトマスク 2 5 0 を利用して、前記有機保護膜 2 0 8 を 1 次露光する。この時、前記第 1 領域の有機絶縁膜 2 0 8 が所定厚さほど露光されないように、前記第 1 領域を露光させる。前記第 1 領域で露光が完成されない厚さは薄いほどよいが、露光偏差ほど露光量を調節することが必要である。

10

## 【 0 0 5 7 】

ここで、参照符号 2 0 9 は 1 次露光された領域を示す。

図 4 0 及び図 4 1 を参照すれば、前記第 1 領域よりサイズが小さく、前記第 1 領域内に位置する第 2 領域 2 1 0 を露光するための第 2 フォトマスク 2 7 0 を利用して、前記有機保護膜 2 0 8 を 2 次露光する。この時、前記第 1 領域と第 2 領域が重畳される部分の有機保護膜は全て露光される。透過型液晶表示装置の場合には、前記 2 次露光により有機保護膜 2 0 8 の露出された部位が十分に露光されるように進行する。反射透過複合型液晶表示装置や反射型液晶表示装置の場合には、前記 2 次露光に使用される第 2 フォトマスクを有機絶縁膜の凹凸構造露光のためのマスクに使用することにより、凹凸構造露光とビアホール露光を同時に実施して工程を単純化させることができる。

20

## 【 0 0 5 8 】

図 4 2 及び図 4 3 を参照すれば、上述したように二度露光された有機保護膜 2 0 8 を現像して、部位を除去することにより有機保護膜パターン 2 0 8 a を形成する。この時、ビアホール領域の縁に行くほど有機保護膜パターン 2 0 8 a の傾斜が減少されて、厚みの薄い有機保護膜パターンが残るが、この部位で有機保護膜パターン 2 0 8 a の厚さは総厚さの 1 / 3 以下になる。

## 【 0 0 5 9 】

続いて、図 4 4 に図示したように、メタル膜 2 0 4 の上に無機絶縁膜 2 0 6 が存在する場合には、前記有機保護膜パターン 2 0 8 a をエッチングマスクとして利用して、その下部の無機絶縁膜 2 0 6 をドライエッチングして、前記メタル膜 2 0 4 を露出させるビアホール 2 1 1 を形成する。この時、前記無機絶縁膜 2 0 6 が側面エッチングされ、前記有機保護膜パターン 2 0 8 a の下部にアンダーカット（U）が発生する。

30

## 【 0 0 6 0 】

かつ、図 4 5 に図示したように、メタル膜 2 0 4 上に無機絶縁膜が存在しない場合には、有機保護膜の現像後、前記メタル膜 2 0 4 が露出されるビアホール 2 1 2 が形成される。その後、前記メタル膜 2 0 4 とその上に蒸着されるまた別のメタル膜との界面が汚染されたり酸化されて、界面抵抗が増加することを防止するために、前記メタル膜 2 0 4 を所定厚さほどウェットエッチングして、その表面状態を良好に作る。この時、前記メタル膜 2 0 4 が側面エッチングされ有機保護膜パターン 2 0 8 a の下部にアンダーカット（U）が発生する。これと同時に、前記ビアホール 2 1 2 の基底でもメタル膜 2 0 4 が所定厚さほどエッチングされる。

40

## 【 0 0 6 1 】

図 4 6 及び図 4 7 を参照すれば、前記有機保護膜パターン 2 0 8 a をアッシングして有機保護膜パターン 2 0 8 a を垂直・水平方向に所定厚さほど除去することにより、その下部のアンダーカット（U）を除去する。ここで、前記アッシングの代わりにプラズマドライエッチング工程を使用することもできる。

上述したアッシング工程が完了されると、図 4 6 に図示したようにメタル膜 2 0 4 の上に無機絶縁膜 2 0 6 が存在する場合、前記ビアホール 2 1 1 の基底エッジ（S5）で前記

50

無機絶縁膜 206 が有機保護膜パターン 208b に比べて突出される。同様に、図 47 に図示したようにメタル膜 204 の上に無機絶縁膜が存在しない場合、前記ビアホール 212 の基底エッジ (S6) で前記メタル膜 204 が有機保護膜パターン 208b に比べて突出される。

#### 【0062】

続いて、図示しなかったが、上述したようにビアホールの基底エッジで有機保護膜パターン 208b の下部膜が突出されている状態で結果物の全面に ITO または IZO などの透明導電膜やアルミニウム (Al) または銀 (Ag) などの反射膜を蒸着した後、これをフォトリソグラフィによりパターンングして、前記ビアホール 211 または 212 を通じて、メタル膜 204 と連結される電極を形成する。前記電極は有機保護膜パターン 208b 下部のアンダーカットが除去された状態で蒸着されるので、良好な段差塗布性を有する。

10

#### 【0063】

##### 実施形態 3

図 48 は本発明の第 3 実施形態による反射透過型液晶表示装置用薄膜トランジスタの平面図であり、透過窓 340 の周辺を囲むように反射板 350 が形成される。

図 49 乃至図 60 は本発明の第 3 実施形態による液晶表示装置用薄膜トランジスタの製造方法を説明するための断面図である。ここで、各図 49、図 52、図 55、図 58 は図 48 の G-G 線と各図 50、図 53、図 56、図 59 は図 48 の H-H 線と各図 51、図 54、図 57、図 60 は図 48 の L-L 線による断面図である。

20

#### 【0064】

図 49 乃至図 51 を参照すれば、基板 300 上に第 1 メタル膜から成ったゲート配線を形成した後、その上にシリコン窒化物のような無機絶縁膜から成ったゲート絶縁膜 306 を形成する。前記ゲート配線は、第 1 方向に伸びるゲートライン 301 と、前記ゲートライン 301 の一部である薄膜トランジスタのゲート電極 302 及び前記ゲートライン 301 の縁端に連結され、外部から照射信号の印加を受けて前記ゲートライン 301 に伝達するゲートパッド 303 を含む。この時、上述した本発明の第 1 実施形態と同様に、画像信号を薄膜トランジスタのドレーンに伝達するためのデータパッド (図示せず) を前記ゲート配線と同一な層で形成可能である。

#### 【0065】

続いて、前記ゲート絶縁膜 306 上に半導体膜から成ったアクティブパターン 308 を形成した後、その上に第 2 メタル膜から成ったデータ配線 310 を形成する。前記データ配線 310 はゲート配線と直交する第 2 方向に伸び、ソース電極 312 及び前記データ配線 310 と連結されたドレーン電極 311 を含む。

30

前記データ配線 310、アクティブパターン 308 及びゲート絶縁膜 306 上に保護膜として、望ましくは感光性の有機絶縁膜を約 2  $\mu\text{m}$  以上の厚さで形成する。このように、有機絶縁膜を厚く塗布して保護膜を形成すると、前記データ配線 310 とその上に形成される画素電極間に寄生キャパシタンスが生成されない。よって、高い開口率を確保するために前記画素電極をデータ配線 310 及びゲート配線と重畳するように形成することができる。

40

#### 【0066】

続いて、上述した本発明の第 1 実施形態または第 2 実施形態と同一な方法によりビアホールが形成される領域の縁で、前記有機絶縁膜の傾斜が低くなるようにフォトリソグラフィを実施して、有機保護膜パターン 314 を形成する。即ち、前記有機保護膜パターン 314 は部分露光パターンと完全露光パターンが共に形成されているフォトマスクを利用した 1 次露光方法により形成することができる。かつ、前記有機保護膜パターン 314 は第 1 露光領域を限定する第 1 フォトマスクを利用した 1 次露光段階と、前記第 1 露光領域内に位置する第 2 露光領域を限定する第 2 フォトマスクを利用した 2 次露光段階により形成することもできる。

#### 【0067】

50

続けて、前記有機保護膜パターン314をエッチングマスクとして利用して、その下部膜をドライエッチングすることにより、前記データ配線、即ちソース電極312を露出させる第1ビアホール316及び前記ゲートパッド303を露出させる第2ビアホール317を形成する。この時、データパッドをゲート配線と同一な層で形成した場合には、前記データ配線310とデータパッドを連結するためにデータ配線310の縁端を露出させる第3ビアホール及びデータパッドを露出させる第4ビアホールを共に形成する。望ましくは、チップバンプがボンディングされるゲートパッド303及びデータパッドをオープンさせるときに、ミスアラインにより接触不良が発生することを防止するために、パッド上を各々オープンさせるのではなく、各パッドの全面を同時にオープンさせる。

#### 【0068】

10

続いて、前記有機保護膜パターン314をアッシング又はプラズマドライエッチングして、前記有機保護膜パターン314下部のアンダーカットを除去した後、前記ビアホール及び有機保護膜パターン314上にIZOを約500～1200Åの厚さでスパッタリングして、透明電極層320を形成する。前記透明電極層320上にアルミニウム(A1)またはアルミニウムネドニウム(A1-Nd)などのアルミニウム合金を1500～4000Åの厚さで蒸着して、反射電極層322を形成する。

#### 【0069】

その後、前記反射電極層322上にフォトレジスト膜324を約2µmの厚さで塗布する。

図52乃至図54を参照すれば、透過領域(T)に対応される部分露光パターンと反射領域(R)に対応される完全露光パターンが共に形成されているフォトマスク400を利用して、前記フォトレジスト膜324を露光する。望ましくは、前記部分露光パターンは、スリットまたは半透明膜から構成され、露光器の分解能の1/2程度の線幅を有するオープンパターンで形成する。

20

#### 【0070】

続いて、前記フォトレジスト膜324を現像すると、前記反射領域(R)では約1.9µmで厚くなるよう残留し、透過領域(T)では回折露光により約4000Å以下で薄く残留し、残り領域(N)ではフォトレジスト膜が完全に除去されたフォトレジストパターン324aが形成される。この時、ゲートパッド又はデータパッドの信頼性を向上させるために前記フォトマスク400の部分露光パターンをパッド領域に対応させて、前記パッド領域上のフォトレジスト膜が約4000Å以下に薄く残留するようにする。

30

#### 【0071】

図55乃至図57を参照すれば、前記フォトレジストパターン324aをエッチングマスクとして利用して、前記反射電極層322及び透明電極層320を同時にウェットエッチングする。この時、ウェットエッチ液としてアルミニウムエッチ液であるH<sub>3</sub>PO<sub>4</sub>、HNO<sub>3</sub>及びCH<sub>3</sub>COOHの混合液を使用する。

続いて、前記フォトレジストパターン324aをアッシング又はプラズマドライエッチングして、前記透過領域ではフォトレジストパターンが完全に除去され、その下部の反射電極層322が露出されるようにし、前記反射領域ではフォトレジストパターンが存在するようにする。

40

#### 【0072】

図58乃至図60を参照すれば、残っているフォトレジストパターン324bをドライマスクとして利用しながら、BCl<sub>3</sub>及びCl<sub>2</sub>ガスを利用して露出されている反射電極層322をドライエッチングする。そうすると、前記透過領域の反射電極層322が除去され、透明電極層320のみが残る。この時、前記反射電極層322をウェットエッチングすると、下部膜との選択比がないため、その下部の透明電極層320までエッチングされる。

#### 【0073】

続いて、前記フォトレジストパターン324bをアッシング及びストリップ工程により除去すると、透明電極320aの周辺に反射電極322aが残る反射透過複合型液晶表示

50



装置の薄膜トランジスターを完成する。前記第1ビアホール316を通じてソース電極312と連結される画素電極330は透明電極320aと前記透明電極320a上に積層された反射電極322aの二重層で形成される。本実施形態では画素電極330をゲート配線及びデータ配線310と重畳されるように形成するので、前記配線と重畳された領域の付近に反射電極322aが残り、十分な透過のための開口率が得ることができる。

【0074】

この時、前記第2ビアホール317を通じてゲートパッド303と連結されるパッド電極332は透明電極だけで形成される。即ち、パッド領域上にはフォトマスクの部分露光パターンが位置するために、透過領域の反射電極層を露出させる段階で、その部分のフォトレジスト膜が完全に除去される。従って、反射電極層のドライエッチングをするときに、パッド領域上の反射電極層が全て除去され、透明電極層のみ残る。

10

【0075】

上述した本発明の第3実施形態によると、透明電極層をIZOで形成する。従来のITO導電膜はその上に形成される反射膜がアルミニウム又はアルミニウム合金である場合、二導電膜との間に電位差が続けて印加される時、ITO導電膜とAl反射膜との界面でITOの酸化物(oxide)がアルミニウム(Al)と反応して相当に薄い $Al_2O_3$ 絶縁膜が形成される。これにより、ITO導電膜の電位がAl反射膜に伝達されない問題が発生する。

【0076】

かつ、画素電極をパターニングするためのフォトレジスト膜の現像をするときに、通常使用される有機溶剤であるTMAH(Tetra Methyl Ammonium Hydroxide)によって前記ITO導電膜とAl反射膜が電気化学的反応を起こして、ITO導電膜の腐食が発生する。さらに、フォトレジストパターンをエッチングマスクとして利用して、反射電極層と透明電極層をエッチングする段階で、ITO導電膜を使用する場合にはAlエッチ液によりAl反射膜をウェットエッチングした後、ITOエッチ液によりITO導電膜をウェットエッチングしなければならない。前記ITO導電膜をウェットエッチングするときに使用されるウェット液はHCl、 $HNO_3$ 及び $FeCl_3$ の強酸として、その上部にフォトレジスト膜が存在してもAl反射膜を激しくエッチングできるようにする。

20

【0077】

これに反して、本発明の第3実施形態のようにIZOを透明導電膜に使用すると、Al反射膜とIZO導電膜間の界面で酸化絶縁膜が形成されず、フォトレジスト膜の現像によって前記IZO導電膜とAl反射膜が電気化学的反応を起こさない。かつ、フォトレジストパターンをエッチングマスクとして利用して、反射電極層と透明電極層をエッチングするときに、Alエッチ液である $H_3PO_4$ 、 $HNO_3$ 及び $CH_3COOH$ の混合液でIZO導電膜が容易にエッチングされるため、Al反射膜とIZO導電膜を同時にウェットエッチングすることができる。従って、透明電極層と反射電極層間の界面特性を向上させながら、工程を単純化させることができる。

30

【0078】

以上、本発明の実施例によって詳細に説明したが、本発明はこれに限定されず、本発明が属する技術分野において通常の知識を有するものであれば本発明の思想と精神を離れることなく、本発明を修正または変更できるであろう。

40

上述したように、本発明の第1実施形態によると、ビアホール領域の縁に部分露光パターンが形成されたフォトマスクを利用して、有機保護膜を1回露光して、ビアホール領域の縁で前記有機保護膜の傾斜が低くなるように有機保護膜パターンを形成する。続いて、有機保護膜パターンをエッチングマスクとして利用したドライエッチング工程を実施して、ビアホールを形成した後、前記有機保護膜パターンをアッシング又はプラズマドライエッチングして有機保護膜パターン下部のアンダーカットを除去する。このように、アンダーカットが除去されると、ビアホールの基底エッジで有機保護膜パターンの下部膜が突出されるので、後続工程で蒸着されるメタル膜の段差塗布不良が発生しない。

50

## 【 0 0 7 9 】

ここで、前記フォトマスクで画素部の反射板に対応される位置にも部分露光パターンを形成すると、一つのフォトマスクを利用した1回の露光工程のみによりピアホールを形成すると同時に、有機保護膜の表面に多数の凹凸構造を形成することができる。従って、反射透過複合型や反射型液晶表示装置においてフォトマスクの数を従来の7枚から5枚に減らすことができる。

## 【 0 0 8 0 】

上述した本発明の第2実施形態によると、二つのフォトマスクを利用して、露光工程を2回連続してピアホール領域の縁に傾斜が減少されながら、薄い厚さを有する有機保護膜パターンを残す。続いて、前記有機保護膜パターンを利用してピアホールを形成した後、

10

## 【 0 0 8 1 】

ここで、前記二つのフォトマスクうち、一つのフォトマスクを有機保護膜の凹凸構造露光のためのマスクとして使用することができるので、反射透過複合型や反射型液晶表示装置においてフォトマスクの数を従来の7枚から6枚に減らすことができる。

上述した本発明の第3実施形態によると、反射透過複合型液晶表示装置において、透明電極をITOの代わりにIZOで形成することにより、透明電極と反射電極間の界面特性を向上させ、工程を単純化させることができる。かつ、保護膜を有機絶縁膜の単一層で形成して透明電極の縁端をゲート配線及びデータ配線と重畳させた後、前記重畳された領域

20

## 【図面の簡単な説明】

## 【 0 0 8 2 】

【図1】従来の反射型液晶表示装置用薄膜トランジスターの平面図である。

【図2】従来の他の方法による薄膜トランジスターのピアホール形成方法を説明するための断面図である。

【図3】従来の他の方法による薄膜トランジスターのピアホール形成方法を説明するための断面図である。

【図4】従来の他の方法による薄膜トランジスターのピアホール形成方法を説明するための断面図である。

30

【図5】従来の他の方法による薄膜トランジスターのピアホール形成方法を説明するための断面図である。

【図6】従来の他の方法による薄膜トランジスターのピアホール形成方法を説明するための断面図である。

【図7】従来の他の方法による薄膜トランジスターのピアホール形成方法を説明するための断面図である。

【図8】本発明の第1実施形態に従う薄膜トランジスターのピアホール形成方法を説明するための断面図である。

【図9】本発明の第1実施形態に従う薄膜トランジスターのピアホール形成方法を説明するための断面図である。

40

【図10】本発明の第1実施形態に従う薄膜トランジスターのピアホール形成方法を説明するための断面図である。

【図11】本発明の第1実施形態に従う薄膜トランジスターのピアホール形成方法を説明するための断面図である。

【図12】本発明の第1実施形態に従う薄膜トランジスターのピアホール形成方法を説明するための断面図である。

【図13】本発明の第1実施形態に従う薄膜トランジスターのピアホール形成方法を説明するための断面図である。

【図14】本発明の第1実施形態に従う薄膜トランジスターのピアホール形成方法を説明するための断面図である。

50

【図 15】本発明の第 1 実施形態に従う薄膜トランジスタのピアホール形成方法を説明するための断面図である。

【図 16】本発明の第 1 実施形態に従う薄膜トランジスタのピアホール形成方法を説明するための断面図である。

【図 17】本発明の第 1 実施形態に従う薄膜トランジスタのピアホール形成方法を説明するための断面図である。

【図 18】本発明の第 1 実施形態が適用される反射型液晶表示装置用薄膜トランジスタの平面図である。

【図 19】図 18 の C - C 線による反射型液晶表示装置用薄膜トランジスタの断面図である。

10

【図 20】図 18 の D - D 線による反射型液晶表示装置用薄膜トランジスタの断面図である。

【図 21】図 18 の E - E 線による反射型液晶表示装置用薄膜トランジスタの断面図である。

【図 22】本発明の第 1 実施形態が適用される反射型液晶表示装置用薄膜トランジスタの製造方法を説明するための平面図である。

【図 23】本発明の第 1 実施形態が適用される反射型液晶表示装置用薄膜トランジスタの製造方法を説明するための図 22 の 12b - 12b の断面図である。

【図 24】本発明の第 1 実施形態が適用される反射型液晶表示装置用薄膜トランジスタの製造方法を説明するための図 22 の 12c - 12c の断面図である。

20

【図 25】本発明の第 1 実施形態が適用される反射型液晶表示装置用薄膜トランジスタの製造方法を説明するための平面図である。

【図 26】本発明の第 1 実施形態が適用される反射型液晶表示装置用薄膜トランジスタの製造方法を説明するための図 25 の 13b - 13b の断面図である。

【図 27】本発明の第 1 実施形態が適用される反射型液晶表示装置用薄膜トランジスタの製造方法を説明するための図 25 の 13c - 13c の断面図である。

【図 28】本発明の第 1 実施形態が適用される反射型液晶表示装置用薄膜トランジスタの製造方法を説明するための平面図である。

【図 29】本発明の第 1 実施形態が適用される反射型液晶表示装置用薄膜トランジスタの製造方法を説明するための図 28 の 14b - 14b の断面図である。

30

【図 30】本発明の第 1 実施形態が適用される反射型液晶表示装置用薄膜トランジスタの製造方法を説明するための図 28 の 14c - 14c の断面図である。

【図 31】本発明の第 1 実施形態が適用される反射型液晶表示装置用薄膜トランジスタの製造方法を説明するための図 28 の 14b - 14b の断面図である。

【図 32】本発明の第 1 実施形態が適用される反射型液晶表示装置用薄膜トランジスタの製造方法を説明するための図 28 の 14c - 14c の断面図である。

【図 33】本発明の第 1 実施形態が適用される反射型液晶表示装置用薄膜トランジスタの製造方法を説明するための平面図である。

【図 34】本発明の第 1 実施形態が適用される反射型液晶表示装置用薄膜トランジスタの製造方法を説明するための図 33 の 16b - 16b の断面図である。

40

【図 35】本発明の第 1 実施形態が適用される反射型液晶表示装置用薄膜トランジスタの製造方法を説明するための図 33 の 16c - 16c の断面図である。

【図 36】本発明の第 1 実施形態が適用される反射型液晶表示装置用薄膜トランジスタの製造方法を説明するための図 33 の 16b - 16b の断面図である。

【図 37】本発明の第 1 実施形態が適用される反射型液晶表示装置用薄膜トランジスタの製造方法を説明するための図 33 の 16c - 16c の断面図である。

【図 38】本発明の第 2 実施形態に従う薄膜トランジスタのピアホール形成方法を説明するための断面図である。

【図 39】本発明の第 2 実施形態に従う薄膜トランジスタのピアホール形成方法を説明するための断面図である。

50

【図 4 0】本発明の第 2 実施形態に従う薄膜トランジスタのピアホール形成方法を説明するための断面図である。

【図 4 1】本発明の第 2 実施形態に従う薄膜トランジスタのピアホール形成方法を説明するための断面図である。

【図 4 2】本発明の第 2 実施形態に従う薄膜トランジスタのピアホール形成方法を説明するための断面図である。

【図 4 3】本発明の第 2 実施形態に従う薄膜トランジスタのピアホール形成方法を説明するための断面図である。

【図 4 4】本発明の第 2 実施形態に従う薄膜トランジスタのピアホール形成方法を説明するための断面図である。

10

【図 4 5】本発明の第 2 実施形態に従う薄膜トランジスタのピアホール形成方法を説明するための断面図である。

【図 4 6】本発明の第 2 実施形態に従う薄膜トランジスタのピアホール形成方法を説明するための断面図である。

【図 4 7】本発明の第 2 実施形態に従う薄膜トランジスタのピアホール形成方法を説明するための断面図である。

【図 4 8】本発明の第 3 実施形態に従う反射透過型液晶表示装置薄膜トランジスタの平面図である。

【図 4 9】本発明の第 3 実施形態に従う液晶表示装置用薄膜トランジスタの製造方法を説明するための図 4 8 の G - G の断面図である。

20

【図 5 0】本発明の第 3 実施形態に従う液晶表示装置用薄膜トランジスタの製造方法を説明するための図 4 8 の H - H の断面図である。

【図 5 1】本発明の第 3 実施形態に従う液晶表示装置用薄膜トランジスタの製造方法を説明するための図 4 8 の L - L の断面図である。

【図 5 2】本発明の第 3 実施形態に従う液晶表示装置用薄膜トランジスタの製造方法を説明するための図 4 8 の G - G の断面図である。

【図 5 3】本発明の第 3 実施形態に従う液晶表示装置用薄膜トランジスタの製造方法を説明するための図 4 8 の H - H の断面図である。

【図 5 4】本発明の第 3 実施形態に従う液晶表示装置用薄膜トランジスタの製造方法を説明するための図 4 8 の L - L の断面図である。

30

【図 5 5】本発明の第 3 実施形態に従う液晶表示装置用薄膜トランジスタの製造方法を説明するための図 4 8 の G - G の断面図である。

【図 5 6】本発明の第 3 実施形態に従う液晶表示装置用薄膜トランジスタの製造方法を説明するための図 4 8 の H - H の断面図である。

【図 5 7】本発明の第 3 実施形態に従う液晶表示装置用薄膜トランジスタの製造方法を説明するための図 4 8 の L - L の断面図である。

【図 5 8】本発明の第 3 実施形態に従う液晶表示装置用薄膜トランジスタの製造方法を説明するための図 4 8 の G - G の断面図である。

【図 5 9】本発明の第 3 実施形態に従う液晶表示装置用薄膜トランジスタの製造方法を説明するための図 4 8 の H - H の断面図である。

40

【図 6 0】本発明の第 3 実施形態に従う液晶表示装置用薄膜トランジスタの製造方法を説明するための図 4 8 の L - L の断面図である。

【符号の説明】

【 0 0 8 3 】

1 0 1、3 0 1      ゲートライン

5 4、1 0 6、3 0 6      ゲート絶縁膜

1 0 8、3 0 8      アクティブパターン

1 0 3、3 0 3      ゲートパッド

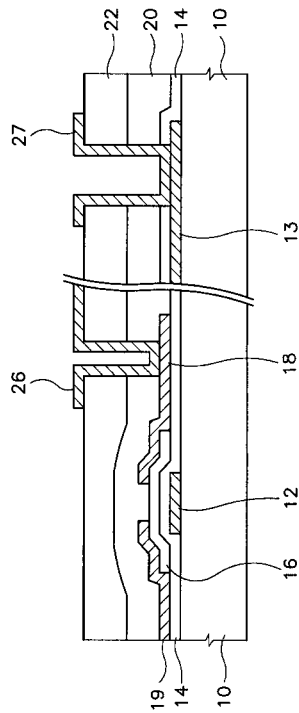
1 0 4      データパッド

1 1 0、3 1 0      データ配線

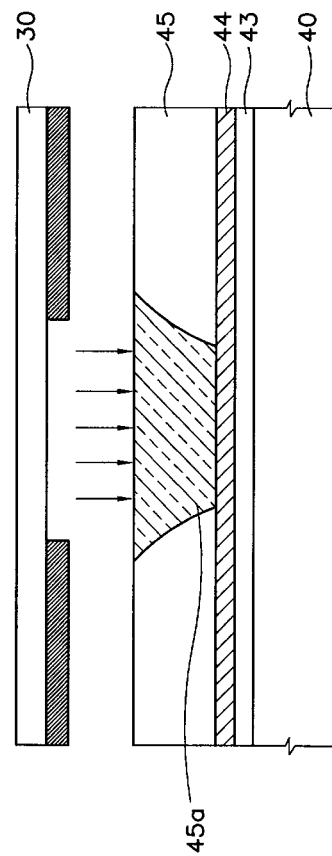
50

- 5 6、1 1 2、3 1 2 ソース電極  
 5 8、1 1 4、3 1 4 有機保護膜パターン  
 1 2 2 ブリッジ電極  
 1 1 6、1 1 7、1 1 9、2 1 0、2 1 1、3 1 7 ピアホール  
 3 3 0 画素電極  
 1 2 1、3 3 2 パッド電極  
 3 2 0 透明電極層  
 3 2 2 反射電極層

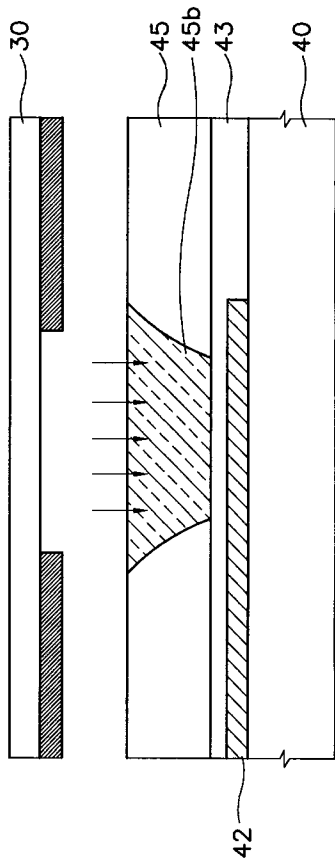
【図 1】



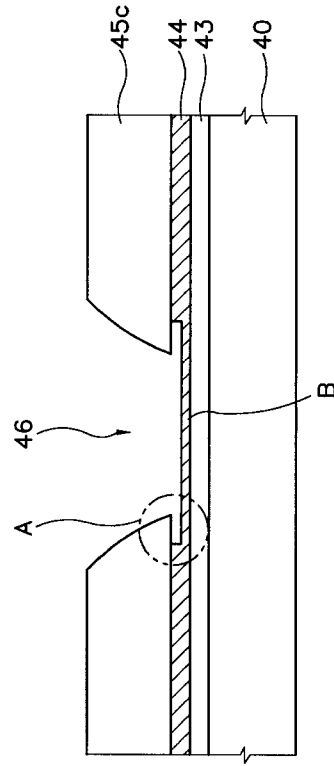
【図 2】



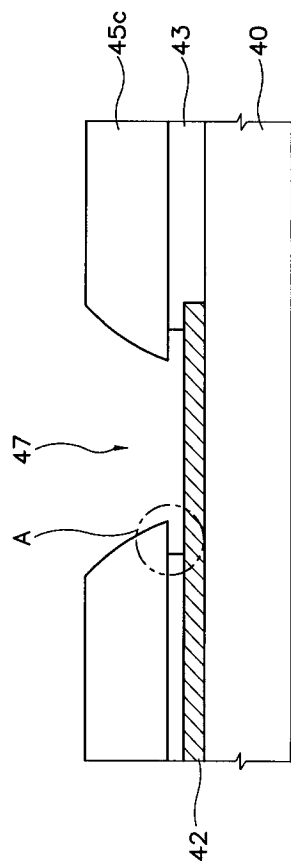
【図 3】



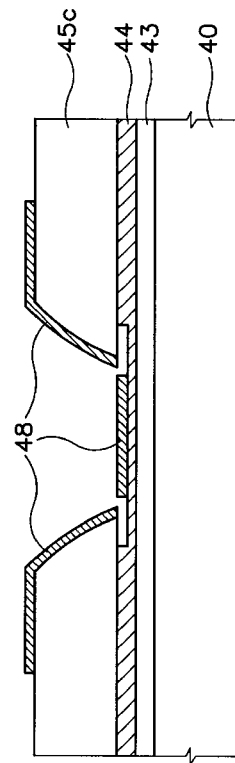
【図 4】



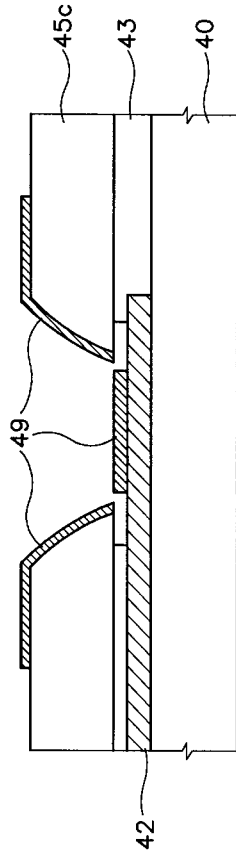
【図 5】



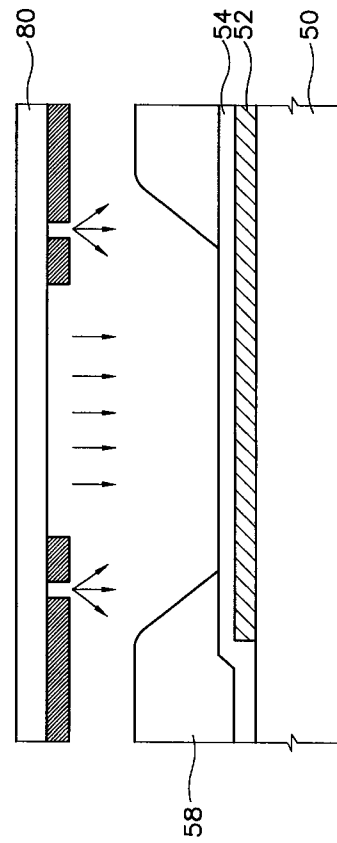
【図 6】



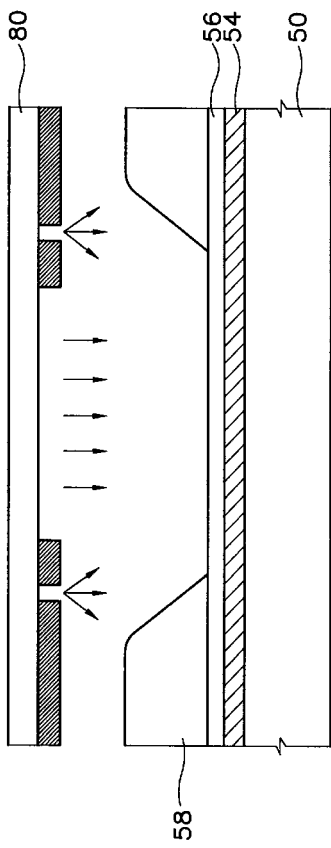
【図 7】



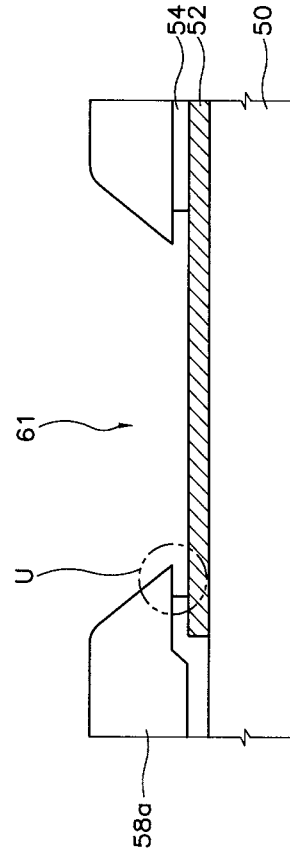
【図 8】



【図 9】



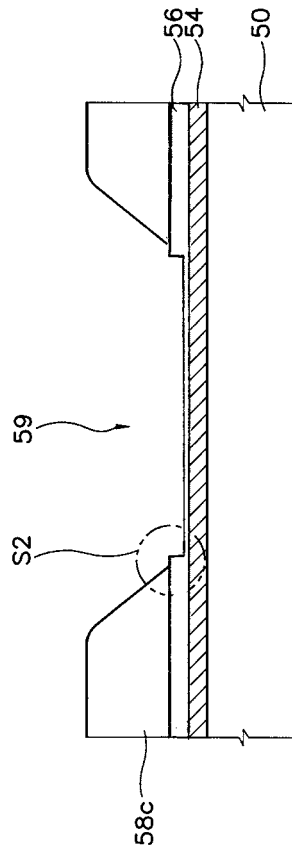
【図 10】



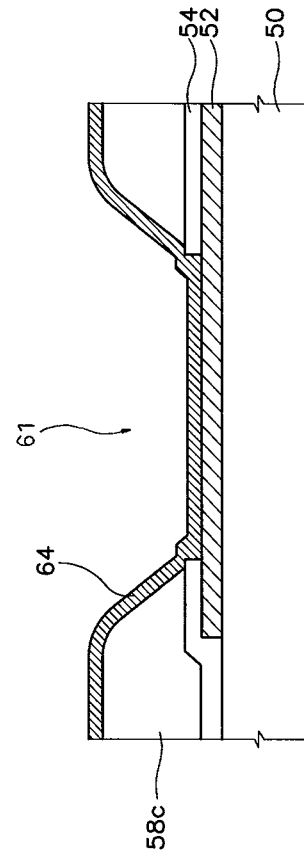




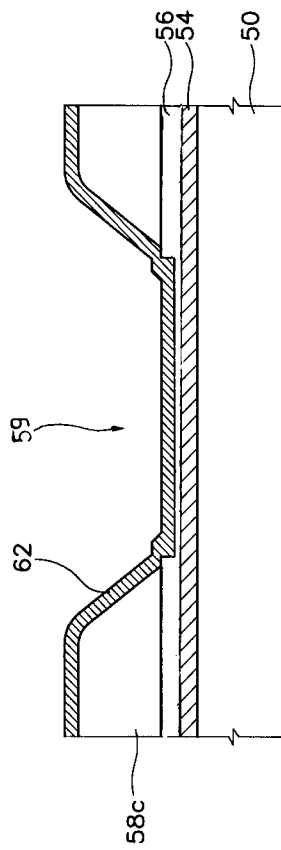
【図 15】



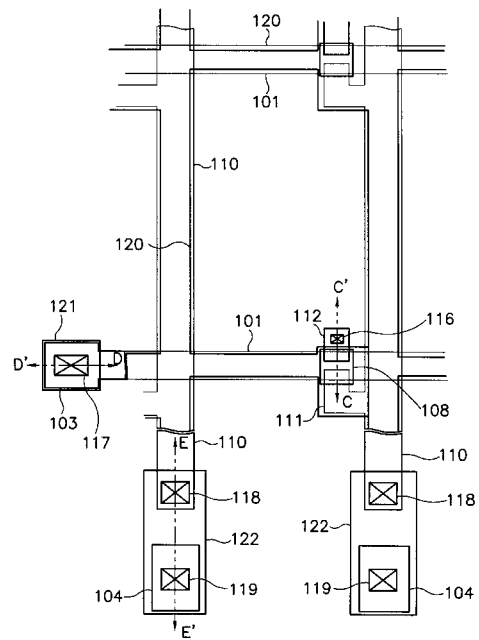
【図 16】



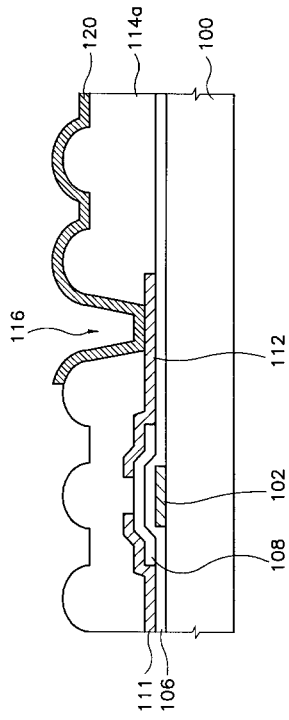
【図 17】



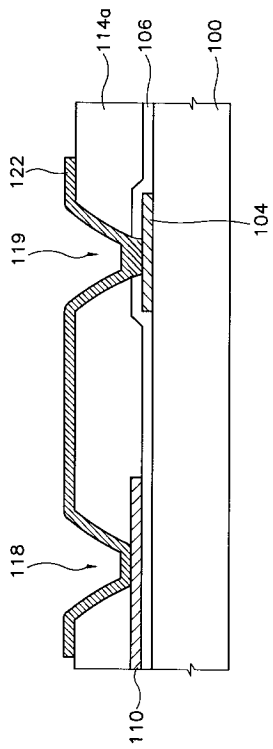
【図 18】



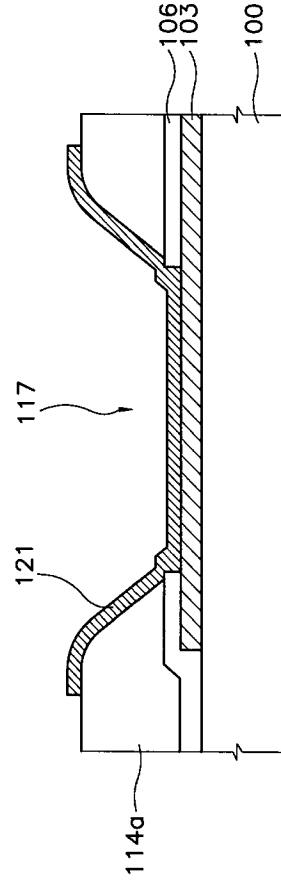
【図 19】



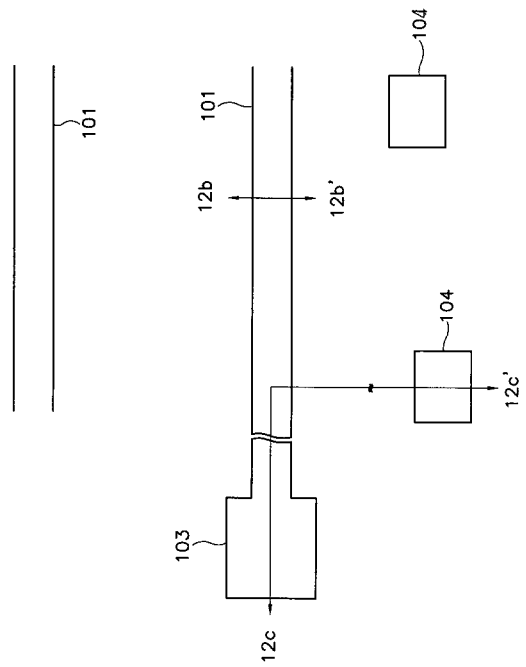
【図 21】



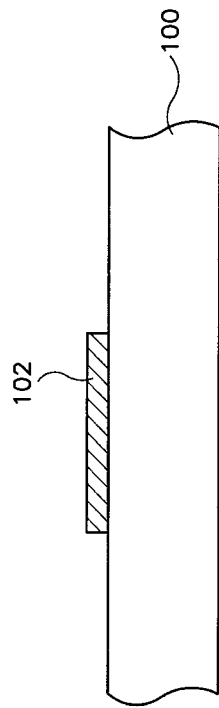
【図 20】



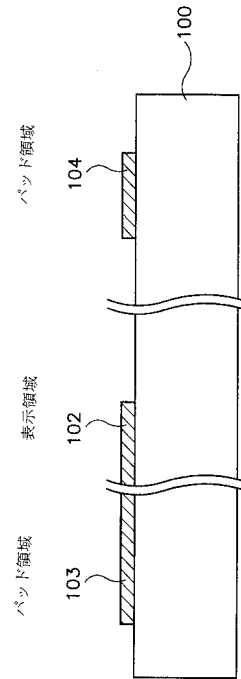
【図 22】



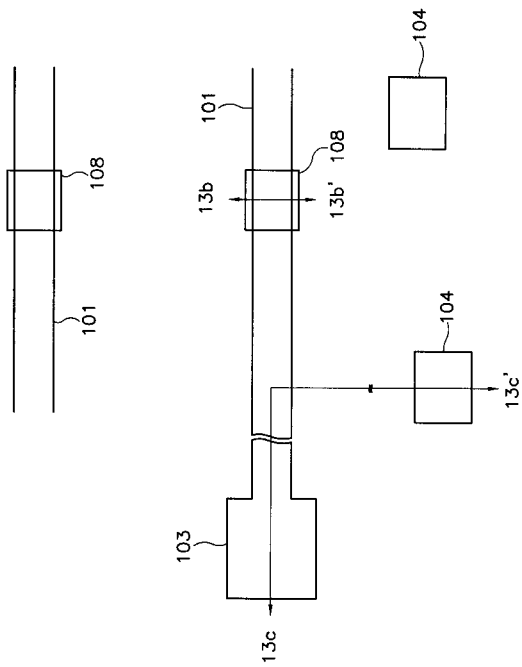
【図 2 3】



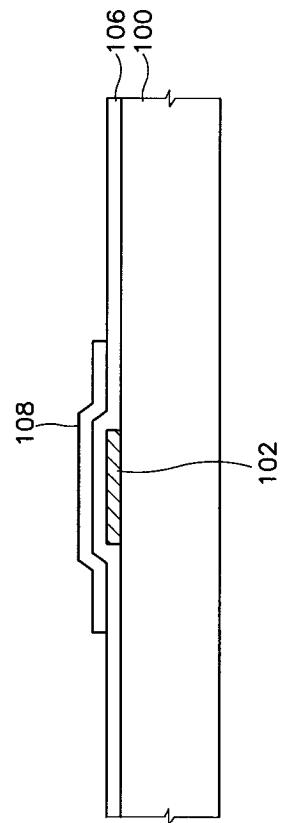
【図 2 4】



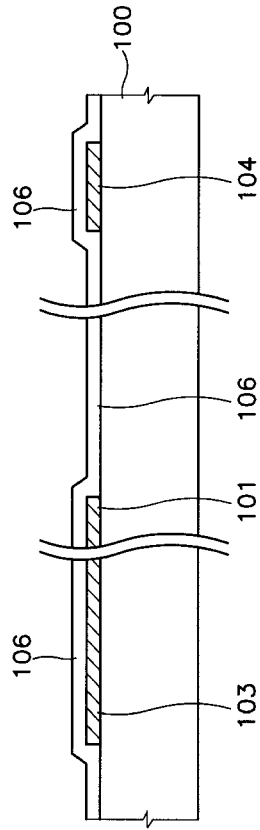
【図 2 5】



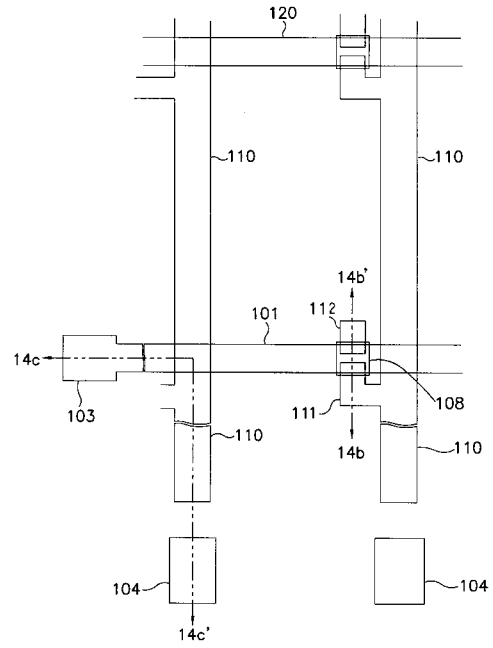
【図 2 6】



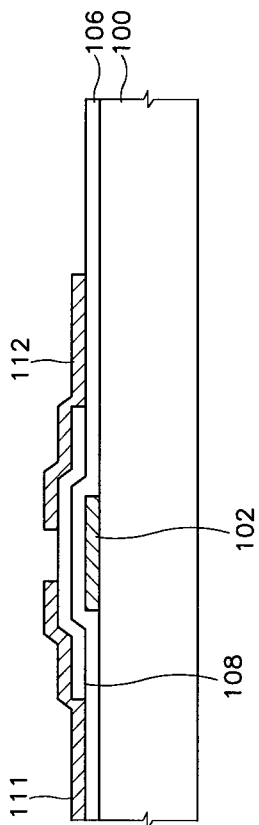
【図 27】



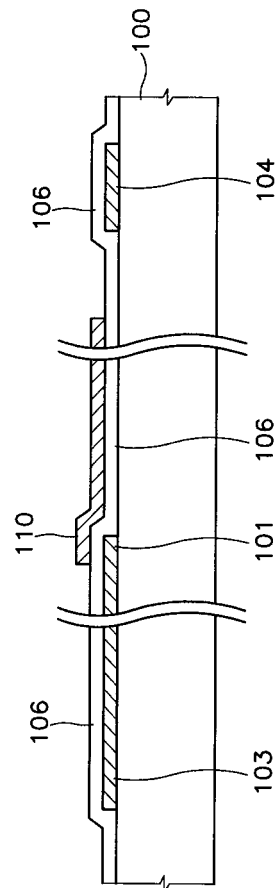
【図 28】



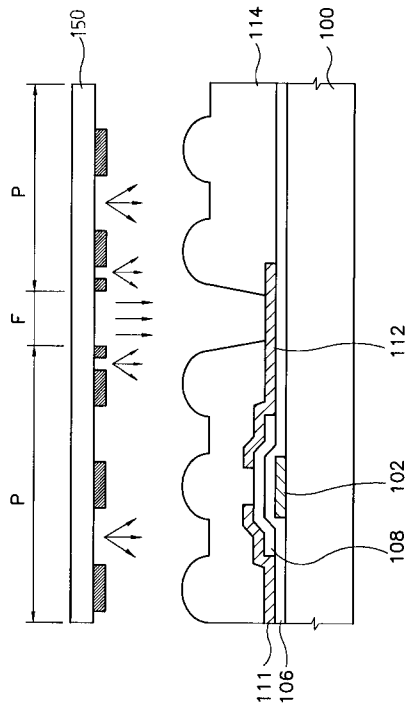
【図 29】



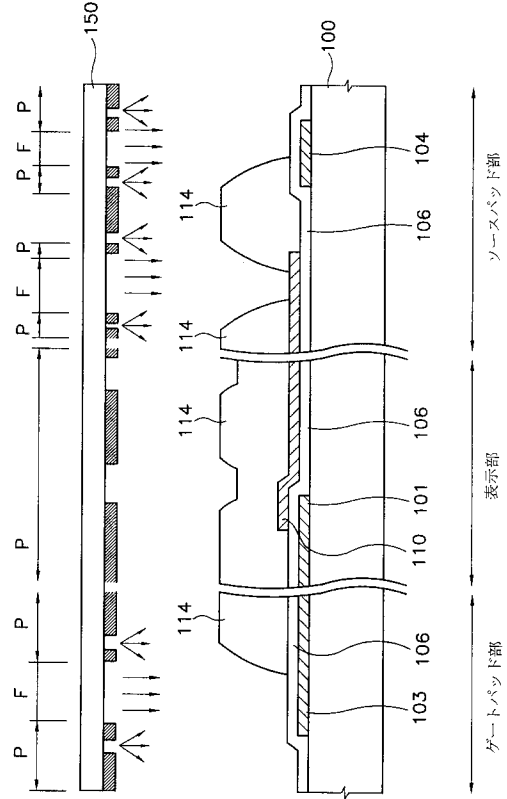
【図 30】



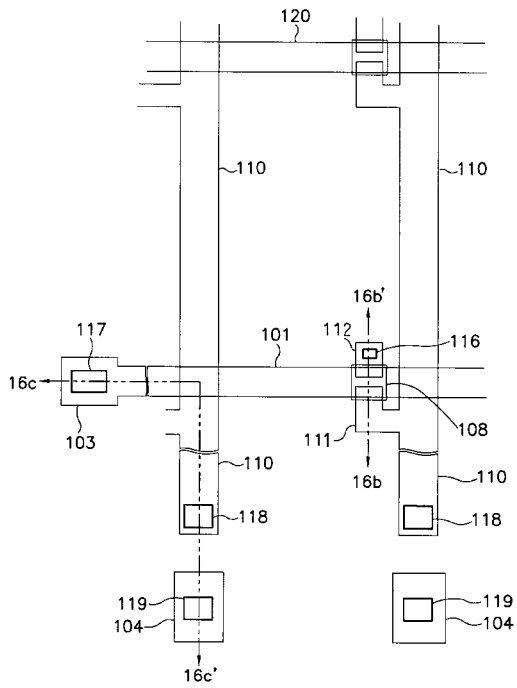
【図 3 1】



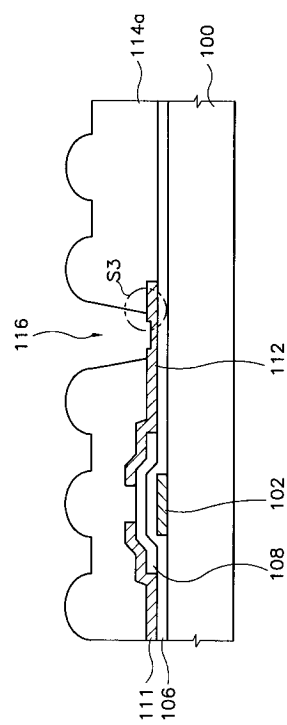
【図 3 2】



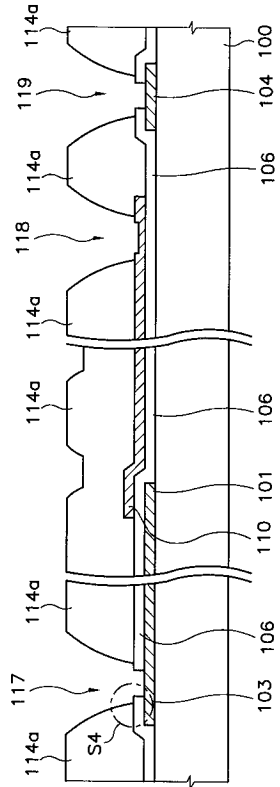
【図 3 3】



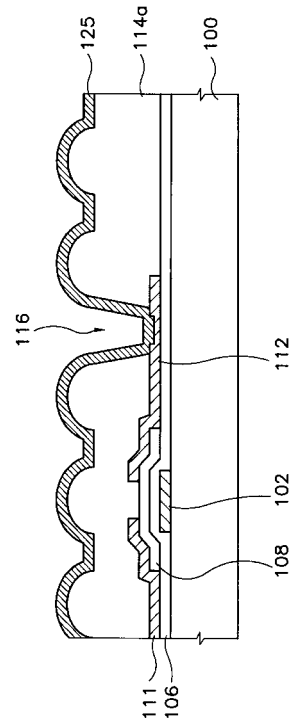
【図 3 4】



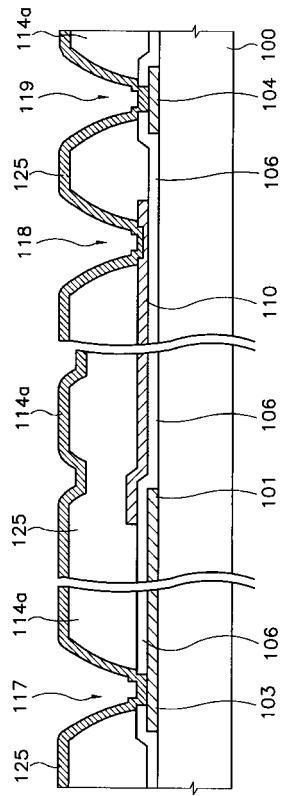
【図 3 5】



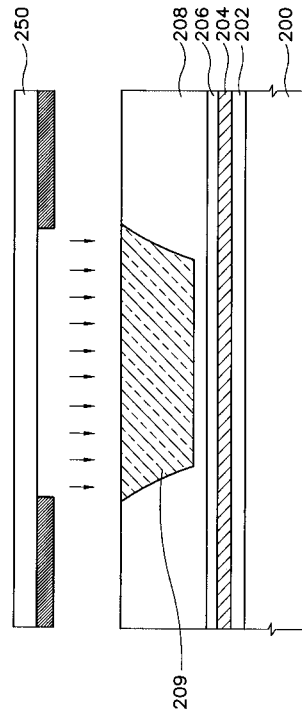
【図 3 6】



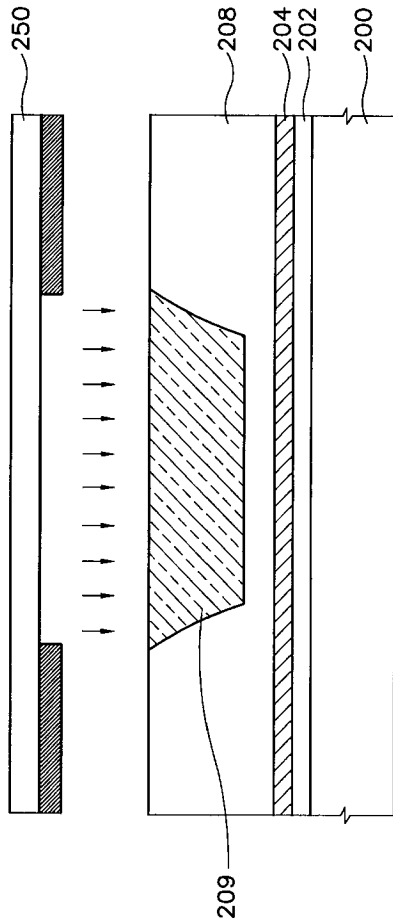
【図 3 7】



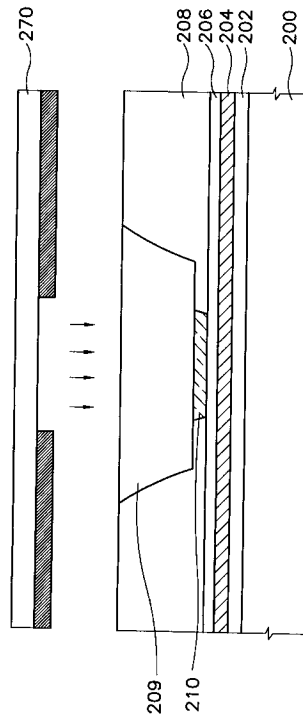
【図 3 8】



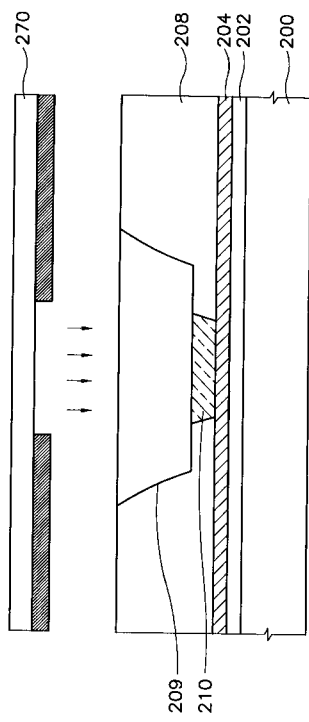
【図 39】



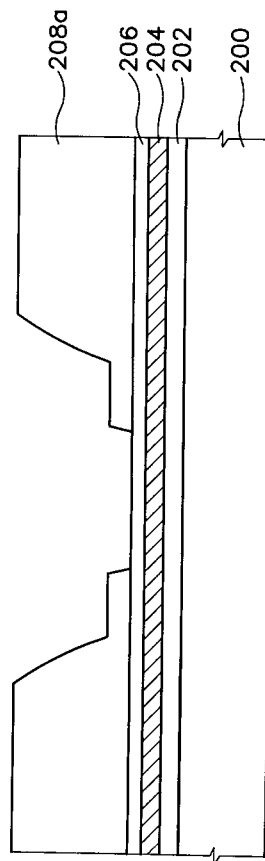
【図 40】



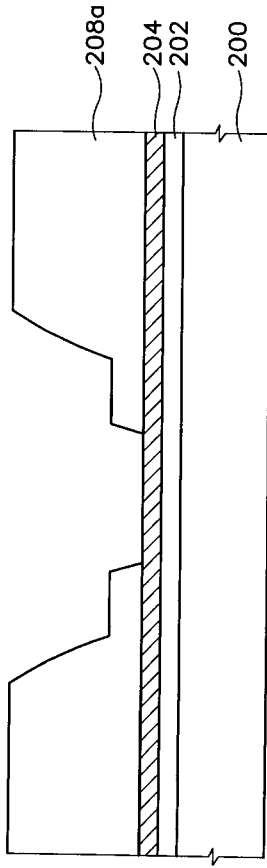
【図 41】



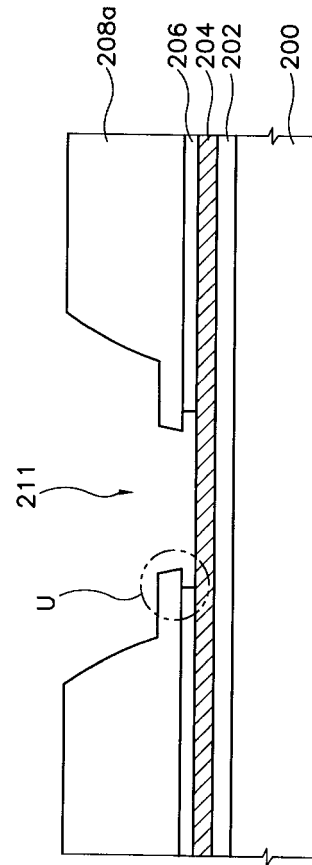
【図 42】



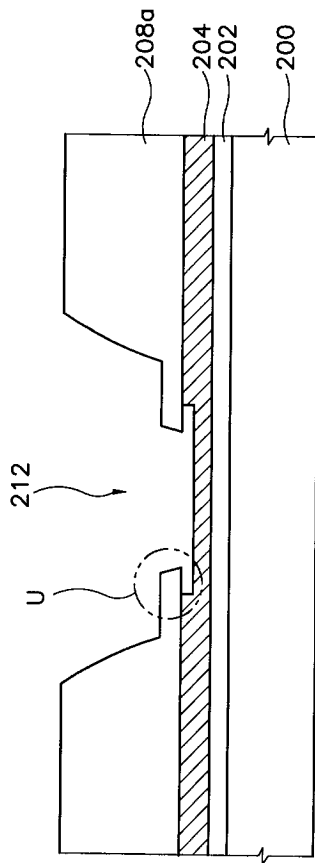
【図 4 3】



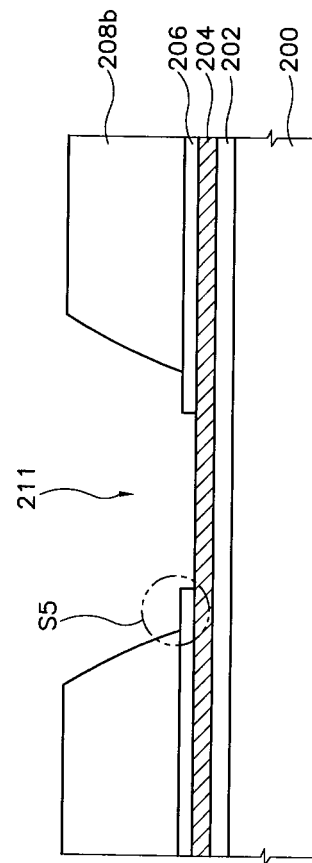
【図 4 4】



【図 4 5】

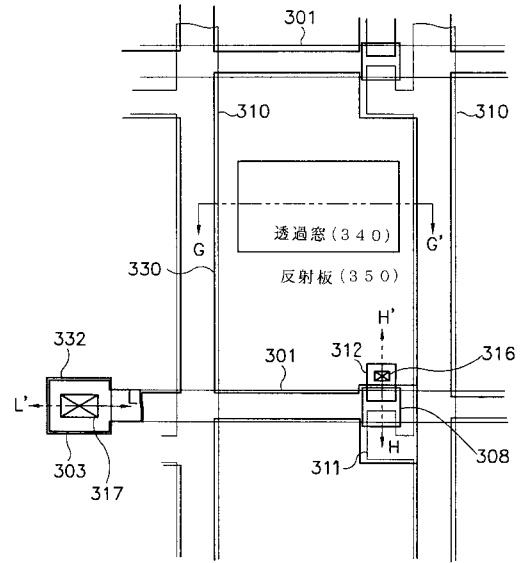


【図 4 6】

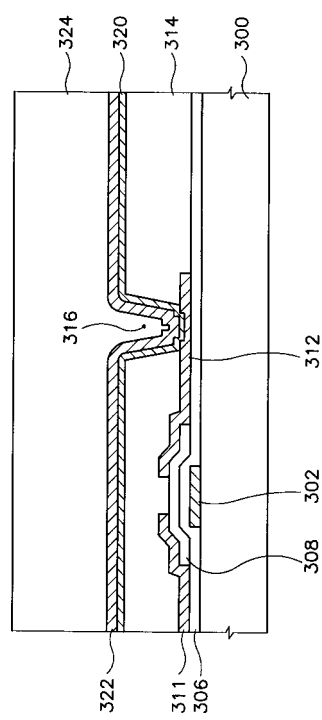




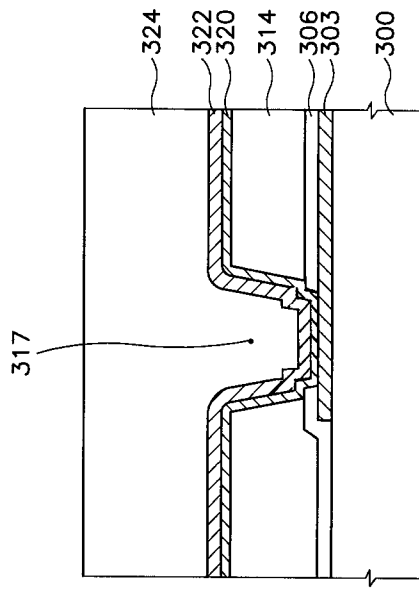
【 図 4 8 】



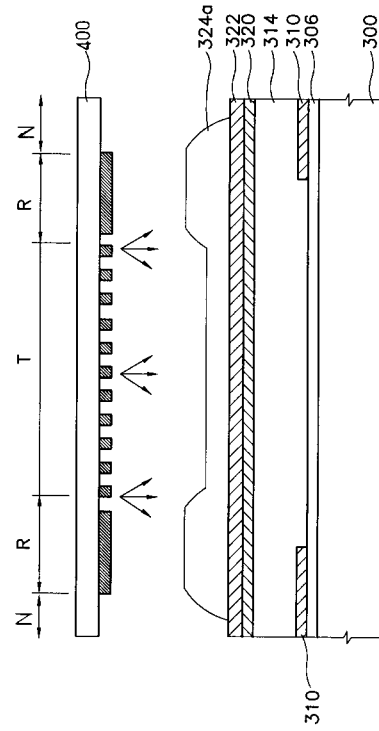
【 図 5 0 】



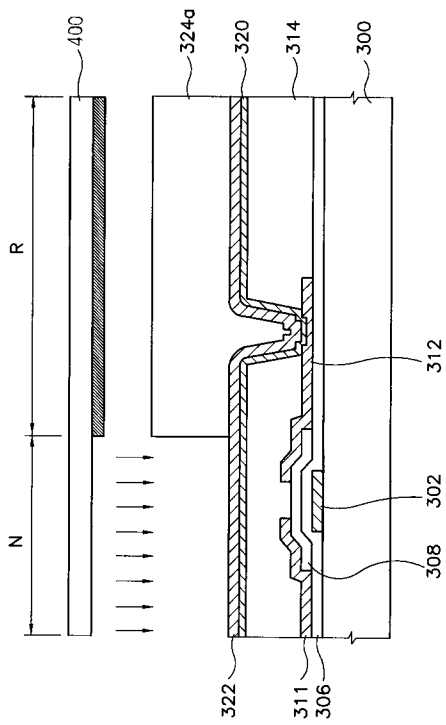
【図 5 1】



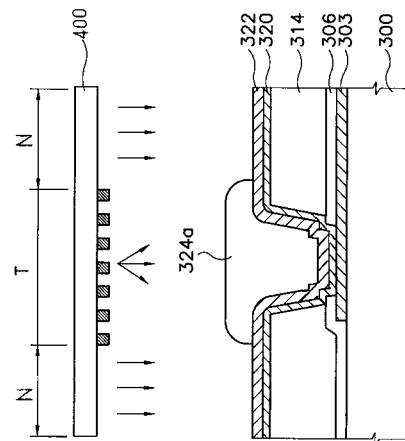
【図 5 2】



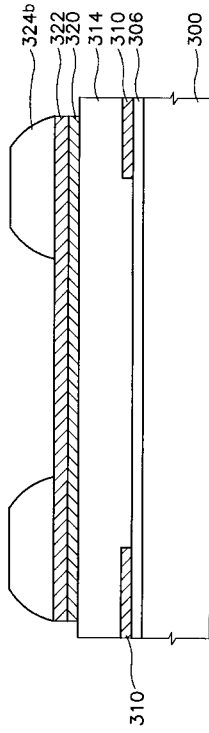
【図 5 3】



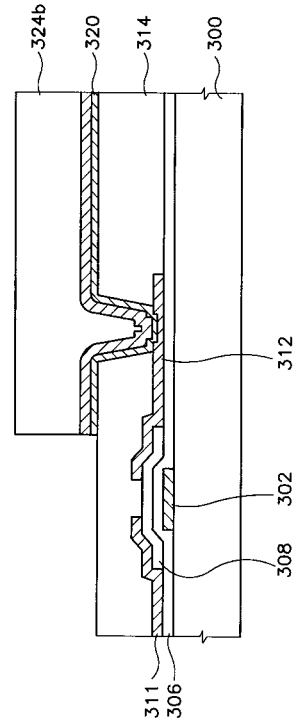
【図 5 4】



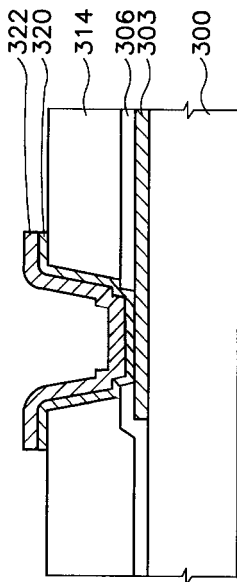
【図 5 5】



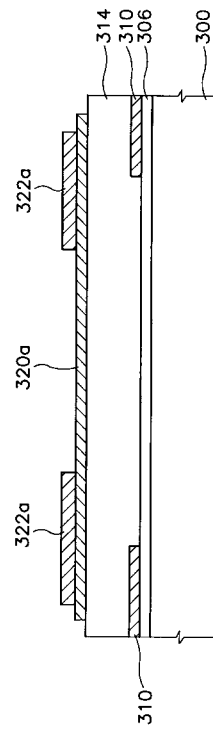
【図 5 6】



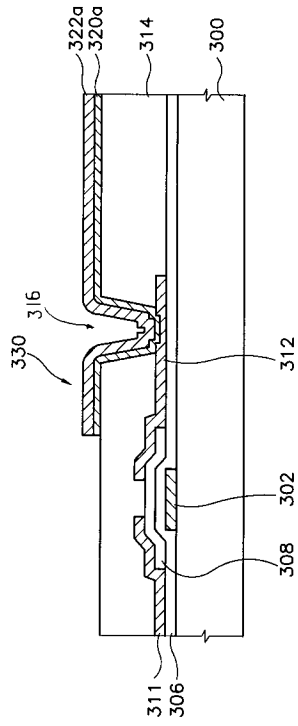
【図 5 7】



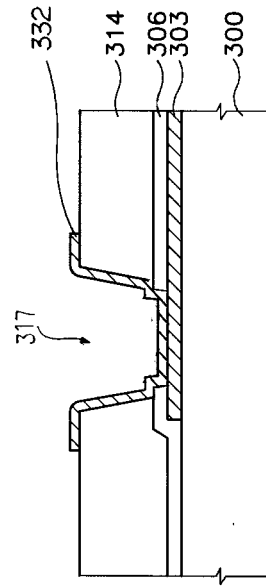
【図 5 8】



【図 59】



【図 60】



## フロントページの続き

(51) Int.Cl.	F I	テーマコード (参考)
	H 0 1 L 29/78	6 1 2 D
	H 0 1 L 29/78	6 2 7 C

F ターム(参考)	2H092	GA29	GA43	JA26	JA46	JB07	JB32	KA05	KA12	KB04	KB11
		KB22	KB24	KB25	MA04	MA13	MA14	MA16	MA17	MA18	MA19
		MA20	NA07	NA27	PA12						
	5F110	AA16	AA26	CC07	DD02	DD03	DD04	EE03	EE04	EE06	EE14
		FF03	GG02	GG15	HK04	HK06	HK32	HL02	HL03	HL06	HL07
		HL22	HL23	HM17	HM18	NN27	NN32	NN72	QQ02	QQ04	QQ05

专利名称(译)	用于液晶显示器件的薄膜晶体管		
公开(公告)号	<a href="#">JP2007293350A</a>	公开(公告)日	2007-11-08
申请号	JP2007120534	申请日	2007-05-01
[标]申请(专利权)人(译)	三星电子株式会社		
申请(专利权)人(译)	三星电子株式会社		
[标]发明人	金東奎		
发明人	金 東 奎		
IPC分类号	G02F1/1368 G02F1/1345 H01L29/786 H01L21/336 G02F1/1333 C23F1/20 G02F1/1335 G02F1/1343 G02F1/136 G02F1/1362 H01L21/302 H01L21/3065 H01L21/77 H01L21/84 H01L27/12 H01L29/423		
CPC分类号	H01L29/78669 G02F1/13458 G02F1/136227 G02F2001/136231 H01L27/12 H01L27/124 H01L27/1244 H01L27/1248 H01L27/1288 H01L29/42384 Y10S438/942 Y10S438/945 Y10S438/948 Y10S438/949		
FI分类号	G02F1/1368 G02F1/1345 H01L29/78.619.A H01L29/78.612.A H01L29/78.612.C H01L29/78.612.D H01L29/78.627.C		
F-TERM分类号	2H092/GA29 2H092/GA43 2H092/JA26 2H092/JA46 2H092/JB07 2H092/JB32 2H092/KA05 2H092/KA12 2H092/KB04 2H092/KB11 2H092/KB22 2H092/KB24 2H092/KB25 2H092/MA04 2H092/MA13 2H092/MA14 2H092/MA16 2H092/MA17 2H092/MA18 2H092/MA19 2H092/MA20 2H092/NA07 2H092/NA27 2H092/PA12 5F110/AA16 5F110/AA26 5F110/CC07 5F110/DD02 5F110/DD03 5F110/DD04 5F110/EE03 5F110/EE04 5F110/EE06 5F110/EE14 5F110/FF03 5F110/GG02 5F110/GG15 5F110/HK04 5F110/HK06 5F110/HK32 5F110/HL02 5F110/HL03 5F110/HL06 5F110/HL07 5F110/HL22 5F110/HL23 5F110/HM17 5F110/HM18 5F110/NN27 5F110/NN32 5F110/NN72 5F110/QQ02 5F110/QQ04 5F110/QQ05 2H192/AA24 2H192/BC33 2H192/BC63 2H192/BC72 2H192/BC82 2H192/CB05 2H192/CC04 2H192/FA65 2H192/HA33 2H192/HA44 2H192/HA45 2H192/HA63		
优先权	1020010026147 2001-05-14 KR		
其他公开文献	JP4707692B2		
外部链接	<a href="#">Espacenet</a>		

#### 摘要(译)

解决的问题：提供一种用于液晶显示装置的薄膜晶体管，该薄膜晶体管能够在单层中形成保护膜来减少光掩模的数量。解决方案：在基板50上形成栅极布线52，栅极绝缘膜54和有机保护膜图案58c，并在栅极绝缘膜54和有机保护膜图案58c上方形成第二通孔61。形成。形成栅极绝缘膜54以使其从第二通孔61的底边缘处的有机保护膜图案58c突出，在有机保护膜图案58c的底部去除底切，并在第二通孔61上形成焊盘电极。成型64。保护膜由有机绝缘膜的单层形成，并且在保护膜下方去除底切，以防止在后续工艺中沉积的导电膜的逐步涂覆失败。[选择图]图16

