

(19) 日本国特許庁(JP)

(12) 特許公報(B2)

(11) 特許番号

特許第4577810号
(P4577810)

(45) 発行日 平成22年11月10日(2010.11.10)

(24) 登録日 平成22年9月3日(2010.9.3)

(51) Int.Cl. F I
GO2F 1/1339 (2006.01) GO2F 1/1339 500
GO2F 1/1333 (2006.01) GO2F 1/1333 500
 GO2F 1/1333 505

請求項の数 7 (全 12 頁)

(21) 出願番号	特願2002-371065 (P2002-371065)	(73) 特許権者	510134581
(22) 出願日	平成14年12月20日 (2002.12.20)		奇美電子股▲ふん▼有限公司
(65) 公開番号	特開2004-205549 (P2004-205549A)		台湾新竹科学工業園區苗栗縣竹南鎮科學路
(43) 公開日	平成16年7月22日 (2004.7.22)		160號
審査請求日	平成17年7月25日 (2005.7.25)	(74) 代理人	100089118
			弁理士 酒井 宏明
		(72) 発明者	草深 薫
			神奈川県大和市下鶴間1623番地14
			インターナショナル ディスプレイ テク
			ノロジー株式会社 大和事業所内
		(72) 発明者	高野 秀夫
			神奈川県大和市下鶴間1623番地14
			インターナショナル ディスプレイ テク
			ノロジー株式会社 大和事業所内

最終頁に続く

(54) 【発明の名称】 液晶表示セルおよび液晶ディスプレイ

(57) 【特許請求の範囲】

【請求項1】

少なくとも複数の信号線と複数の走査線と複数のスイッチング素子とが形成された絶縁基板上に平坦化層を介した画素電極と該画素電極に電気的に接続された補助容量部とを有したアレイ基板と、該アレイ基板に対向して配置された対向基板と、前記アレイ基板と前記対向基板との間に設けられた液晶層とを有した液晶表示セルにおいて、

前記アレイ基板は、前記平坦化層に、前記液晶層側が開口した穴を設け、

前記対向基板は、前記穴に対応する液晶層側の位置に、少なくとも前記穴の深さに対応する先端近傍の径が前記穴の最小径以上かつ最大径以下であるスペーサを設け、

前記アレイ基板と前記対向基板との張り合わせ時に前記スペーサが前記穴に挿入され、前記スペーサと前記穴の壁とが、前記スペーサの直径が前記穴の直径より大きくなっている所で接触して前記穴に対する前記スペーサの相対運動が阻止されており、

鉛直下方側に設けられる画素領域の前記穴および前記スペーサの対の設置密度は、他の画素領域の設置密度に比して大きいことを特徴とする液晶表示セル。

【請求項2】

少なくとも複数の信号線と複数の走査線と複数のスイッチング素子とが形成された絶縁基板上に平坦化層を介した画素電極と該画素電極に電気的に接続された補助容量部とを有したアレイ基板と、該アレイ基板に対向して配置された対向基板と、前記アレイ基板と前記対向基板との間に設けられた液晶層とを有した液晶表示セルにおいて、

前記アレイ基板は、前記平坦化層に、前記液晶層側が開口した穴を設け、

10

20

前記対向基板は、前記穴に対応する液晶層側の位置に、少なくとも前記穴の深さに対応する先端近傍の径が前記穴の最大径を超え該最大径との差が5ミクロン以下であるスペーサを設け、

前記アレイ基板と前記対向基板との張り合わせ時に前記スペーサが前記穴に圧入され、前記スペーサと前記穴の壁とが、前記スペーサの直径が前記穴の直径より大きくなっている所で接触して前記穴に対する前記スペーサの相対運動が阻止されており、

鉛直下方側に設けられる画素領域の前記穴および前記スペーサの対の設置密度は、他の画素領域の設置密度に比して大きいことを特徴とする液晶表示セル。

【請求項3】

前記穴の側面または前記スペーサの先端近傍の側面の双方あるいはいずれか一方がテーパ形状であることを特徴とする請求項1または2に記載の液晶表示セル。 10

【請求項4】

前記平坦化層は、有機膜であり、1ミクロン以上の膜厚を有することを特徴とする請求項1～3のいずれか一つに記載の液晶表示セル。

【請求項5】

前記穴は、前記補助容量部と前記画素電極との間を接合するコンタクトホールであることを特徴とする請求項1～4のいずれか一つに記載の液晶表示セル。

【請求項6】

請求項1～5のいずれか一つに記載した液晶表示セルと、
少なくとも前記液晶表示セルに配設された信号線および走査線と電気的に接続され、前記複数の画素電極に対して所定の電圧を印加する電圧印加手段と、
外部入力された画像情報をもとに前記電圧印加手段を制御する制御手段と、
を備えたことを特徴とする液晶ディスプレイ。 20

【請求項7】

前記液晶表示セルに対して面状光を照射するバックライト光源をさらに備えたことを特徴とする請求項6に記載の液晶ディスプレイ。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

この発明は、スペーサによってアレイ基板と対向基板との間のギャップを均一に保たれた液晶表示セルおよび液晶ディスプレイに関するものである。 30

【0002】

【従来の技術】

従来から、安定した補助容量値を有し、かつ柱状スペーサの配置によって、アレイ基板と対向基板との間のギャップを均一に保持させることによって、良好な画素表示を行う液晶表示装置がある（特許文献1参照）。

【0003】

この液晶表示装置は、アレイ基板側における補助容量部と画素電極との間に介在する層間絶縁膜のコンタクトホールに、対向基板に設けられた柱状スペーサを収容配置することによって、アレイ基板と対向基板との間のギャップを一定に保持している。 40

【0004】

【特許文献1】

特開平10-96955号公報

【0005】

【発明が解決しようとする課題】

しかしながら、上述した従来の液晶表示装置では、層間絶縁膜が窒化膜などによって実現され、その膜厚はナノメートルオーダーであるため、たとえば対向基板側に対する指などの押下によって対向基板が変形し、柱状スペーサの先端がコンタクトホールから抜け出してしまうことがある。この柱状スペーサの抜けが生じると、柱状スペーサは元の位置であるコンタクトホールに戻らず、局所的なギャップのムラが生じ、画素表示の劣化を生じさせる 50

という問題点があった。

【0006】

特に、柱状スペーサの先端部が平坦である場合には、先端部周縁が鋭角をなすため、コンタクトホールに戻らないとともに、この柱状スペーサの抜けの際に、画素電極などの表面に傷を付けてしまい、この点からも画素表示が劣化するという問題点があった。

【0007】

一方、高輝度高解像度の表示ディスプレイでは、自己発熱によって液晶層が体積膨張し、柱状スペーサとコンタクトホールとが離れ、この際、液晶が重力によって表示画面下部側に移動してこの表示画面下部側のキャップが広がり（重力ムラ）、表示画面下部側の画素表示が他の画面領域の画素表示と異なり、表示が劣化するという問題点があった。

10

【0008】

なお、上述した対向基板側の変形によるムラや重力ムラの発生を防止するため、封着加重や加圧封止条件などのプロセスパラメータの設定によってマージンを確保することができるが、液晶表示装置の大型化の要求やムラ防止の要求の高まり、これらの要求を満足させるギャップ均一化の新たな改良が要望されていた。

また、対向基板とアレイ基板との張り合わせ時に、液晶を注入孔から液晶材を注入するのではなく、液晶を基板表面に垂らした後に基板を張り合わせるプロセス技術を用いる場合には、プロセスウィンドウがないため、張り合わせの位置合わせに限界がきていた。

【0009】

この発明は上記に鑑みてなされたもので、高輝度、高解像度、大型化する場合であっても、常にギャップを均一に保持し、キャップムラによる画素表示の劣化を防止することができる液晶表示セルおよび液晶ディスプレイを提供することを目的とする。

20

【0010】

【課題を解決するための手段】

上記目的を達成するため、請求項1にかかる液晶表示セルは、少なくとも複数の信号線と複数の走査線と複数のスイッチング素子とが形成された絶縁基板上に平坦化層を介した画素電極と該画素電極に電氣的に接続された補助容量部とを有したアレイ基板と、該アレイ基板に対向して配置された対向基板と、前記アレイ基板と前記対向基板との間に設けられた液晶層とを有した液晶表示セルにおいて、前記アレイ基板は、前記平坦化層に、前記液晶層側が開口した穴を設け、前記対向基板は、前記穴に対応する液晶層側の位置に、少なくとも前記穴の深さに対応する先端近傍の径が前記穴の最小径以上かつ最大径以下であるスペーサを設け、前記アレイ基板と前記対向基板との張り合わせ時に前記スペーサが前記穴に挿入され、前記スペーサと前記穴の壁とが、前記スペーサの直径が前記穴の直径より大きくなっている所で接触して前記穴に対する前記スペーサの相対運動が阻止されており、鉛直下方側に設けられる画素領域の前記穴および前記スペーサの対の設置密度は、他の画素領域の設置密度に比して大きいことを特徴とする。

30

【0011】

この請求項1の発明によれば、前記アレイ基板の前記平坦化層に、前記液晶層側が開口した穴を設け、前記対向基板が、前記穴に対応する液晶層側の位置に、少なくとも前記穴の深さに対応する先端近傍の径が前記穴の最小径以上かつ最大径以下であるスペーサを設け、前記アレイ基板と前記対向基板との張り合わせ時に前記スペーサが前記穴に挿入され、前記穴と前記スペーサとの間の摩擦力によって前記穴に対する前記スペーサの相対運動が阻止され、前記スペーサが前記穴から抜け出さないようにしている。

40

【0012】

また、請求項2にかかる液晶表示セルは、少なくとも複数の信号線と複数の走査線と複数のスイッチング素子とが形成された絶縁基板上に平坦化層を介した画素電極と該画素電極に電氣的に接続された補助容量部とを有したアレイ基板と、該アレイ基板に対向して配置された対向基板と、前記アレイ基板と前記対向基板との間に設けられた液晶層とを有した液晶表示セルにおいて、前記アレイ基板は、前記平坦化層に、前記液晶層側が開口した穴を設け、前記対向基板は、前記穴に対応する液晶層側の位置に、少なくとも前記穴の深

50

さに対応する先端近傍の径が前記穴の最大径を超え該最大径との差が5ミクロン以下であるスペーサを設け、前記アレイ基板と前記対向基板との張り合わせ時に前記スペーサが前記穴に圧入され、前記スペーサと前記穴の壁とが、前記スペーサの直径が前記穴の直径より大きくなっている所で接触して前記穴に対する前記スペーサの相対運動が阻止されており、鉛直下方側に設けられる画素領域の前記穴および前記スペーサの対の設置密度は、他の画素領域の設置密度に比して大きいことを特徴とする。

【0013】

この請求項2の発明によれば、前記アレイ基板の前記平坦化層に、前記液晶層側が開口した穴を設け、前記対向基板が、前記穴に対応する液晶層側の位置に、少なくとも前記穴の深さに対応する先端近傍の径が前記穴の最大径を超え該最大径との差が5ミクロン以下であるスペーサを設け、前記アレイ基板と前記対向基板との張り合わせ時に前記スペーサが前記穴に圧入され、前記穴と前記スペーサとの間の摩擦力によって前記穴に対する前記スペーサの相対運動が阻止され、前記スペーサが前記穴から抜け出さないようにしている。

10

【0016】

また、請求項3にかかる液晶表示セルは、上記の発明において、前記穴の側面または前記スペーサの先端近傍の側面の双方あるいはいずれか一方がテーパ形状であることを特徴とする。

【0017】

この請求項3の発明によれば、前記穴の側面または前記スペーサの先端近傍の側面の双方あるいはいずれか一方をテーパ形状とし、前記穴に対する前記スペーサの挿入あるいは圧入を容易にすることができる。

20

【0018】

また、請求項4にかかる液晶表示セルは、上記の発明において、前記平坦化層は、有機膜であり、1ミクロン以上の膜厚を有することを特徴とする。

【0019】

この請求項4の発明によれば、平坦化層を1ミクロン以上の膜厚を有した有機膜としているので、穴の深さをミクロンオーダーで得ることができ、スペーサが穴から抜け出るのを確実に防止する。

【0020】

また、請求項5にかかる液晶表示セルは、上記の発明において、前記穴は、前記補助容量部と前記画素電極との間を接合するコンタクトホールであることを特徴とする。

30

【0021】

この請求項5の発明によれば、前記穴を、前記補助容量部と前記画素電極との間を接合するコンタクトホールとし、既設のコンタクトホールを有効利用するようにしている。

【0023】

請求項1または2の発明によれば、鉛直下方側に設けられる画素領域の前記穴および前記スペーサの対の設置密度を、他の画素領域の設置密度に比して大きくし、重力ムラの発生を防止するようにしている。

【0024】

また、請求項6にかかる液晶ディスプレイは、請求項1～5のいずれか一つに記載した液晶表示セルと、少なくとも前記液晶表示セルに配設された信号線および走査線と電氣的に接続され、前記複数の画素電極に対して所定の電圧を印加する電圧印加手段と、外部入力された画像情報をもとに前記電圧印加手段を制御する制御手段と、を備えたことを特徴とする。

40

【0025】

また、請求項7にかかる液晶ディスプレイは、上記の発明において、前記液晶表示セルに対して面状光を照射するバックライト光源をさらに備えたことを特徴とする。

【0026】

【発明の実施の形態】

以下に添付図面を参照して、この発明にかかる液晶表示セルおよび液晶ディスプレイの好

50

適な実施の形態を詳細に説明する。

【0027】

(実施の形態1)

図1は、この発明の実施の形態1である液晶表示セルの一部を示す断面図である。また、図2は、図1に示したA-A線断面図である。図1および図2において、この液晶表示セルは、対向基板1とアレイ基板2との間に液晶層2が挟まれ、この液晶層2の間隔、すなわちギャップは、柱状のスペーサ4によって均一に保持される。

【0028】

アレイ基板3は、絶縁基板11上に、信号線D1、D2、走査線S1、補助容量線Scが配設されるとともに、走査線S1の印加電圧がゲート電圧として信号線D2の電圧をスイッチングするスイッチング素子SWを有し、補助容量線Scの一部が補助容量部16として形成される。これらの各部の上部には、絶縁膜12を介して、表面が平坦化された平坦化層14が形成される。さらに、この平坦化層14の上部に画素電極15が配置される。

10

【0029】

画素電極15は、透明電極(ITO)であり、平坦化層14に設けられたコンタクトホール5を介してスイッチング素子SWのソース/ドレイン電極13および補助容量部16に接続される。このような画素電極15は、マトリクス状に配列されることになる。信号線D2に電圧が印加された状態で、走査線S1に電圧が印加されると、画素電極15および補助容量部16にこの電圧が印加され、画素電極15が印加された電圧に応じた電圧を保持する。

20

【0030】

一方、対向基板1は、絶縁基板21上に、R、G、Bの着色層としてのカラーフィルタ層22が各画素電極に対応して積層されるとともに、カラーフィルタ層22間の干渉を防止するためにブラックマトリクス層23が設けられる。さらにこれらカラーフィルタ層22およびブラックマトリクス層23の表面に保護膜24が形成されるとともに、コンタクトホール5に対応した位置にスペーサ4が形成される。

【0031】

対向基板1とアレイ基板3とは、図3に示すように、それぞれカラーフィルタ層22と平坦化層14とが向き合うように張り合わされ、対向基板1とアレイ基板3との間に液晶材が注入され、スペーサ4によって液晶層2が一定のギャップを保持する。

30

【0032】

ここで、スペーサ4は、たとえば、カラーフィルタ層22を形成する着色材の積層または感光性樹脂のパターニングによって形成された弾性材による柱状体である。一方、コンタクトホール5は、液晶層2側の径が絶縁基板11側(底部)の径に比して大きく、たとえばテーパ状に形成されている。スペーサ4の径Dpsは、コンタクトホール5の液晶層2側の径Dth以下であり、絶縁基板11側の径Dmin以上である。したがって、対向基板1とアレイ基板3との張り合わせ時にスペーサ4は、コンタクトホール5に挿入され、スペーサ4の径がコンタクトホール5の径を超えるとスペーサ4がコンタクトホール5に圧入され、コンタクトホール5に対するスペーサ4の相対運動が阻止されることになる。なお、スペーサ4は、コンタクトホール5への挿入時において、弾性変形領域内の変形をすることが好ましい。この結果、スペーサ4とコンタクトホール5とは、接着剤を用いずとも、摩擦力によってその状態が保持され、スペーサ4のコンタクトホール5から抜け出しを防止することができる。このため、スペーサ4による平坦化層14への傷つけを防止することができるとともに、重力ムラなどのムラの発生を抑止し、良好な表示を行うことができる。

40

【0033】

さらに、平坦化層14は、有機膜で形成され、1 μ m以上の膜厚を有し、窒化膜などによるナノメータオーダーの層間絶縁膜に比して格段に厚い層である。したがって、この厚い平坦化層14に設けられたコンタクトホール5を深くすることができ、スペーサ4のコンタクトホール5からの抜けを確実に抑制することができる。

50

【0034】

なお、この実施の形態1では、スペーサ4をコンタクトホール5に対応した位置に設け、コンタクトホール5を有効利用しているが、これに限らず、図4に示すように、スペーサ4専用の穴35を別に設けるようにしてもよい。この場合、穴35は、平坦化層14に設けられるが、コンタクトホールとしての機能は必要でない。また、スペーサ4も穴35に対応した位置に形成される。この穴35が設けられる位置は、画素表示に影響しないところであれば、任意の位置に設けることができる。

【0035】

(実施の形態2)

つぎに、この発明の実施の形態2について説明する。上述した実施の形態1では、スペーサ4が柱状体で、コンタクトホール5がテーパ形状を有していたが、この実施の形態2では、逆にスペーサ側をテーパ形状とし、コンタクトホール側を円筒形状としている。

【0036】

図5は、この発明の実施の形態2である液晶表示セルの張り合わせ状態を示す断面図である。図5において、スペーサ4に対応するスペーサ44は、液晶層22側に向かって径が細くなるテーパ形状をなす。一方、コンタクトホール5に対応するコンタクトホール45は、内径がほぼ一定の円筒形状をなす。スペーサ44の対向基板1側の径 D_{ps2} は、コンタクトホール45の径 D_{th} 以下であり、スペーサ44の先端からコンタクトホール45の深さ d 未満の径 D_{ps2} は、コンタクトホール45の径 D_{th} 以上である。

【0037】

したがって、実施の形態1と同様に、対向基板1とアレイ基板3との張り合わせ時にスペーサ44は、コンタクトホール45に挿入され、スペーサ44の径がコンタクトホール45の径を超えるとスペーサ44がコンタクトホール45に圧入され、コンタクトホール45に対するスペーサ44の相対運動が阻止されることになる。なお、スペーサ44は、コンタクトホール45への挿入時において、弾性変形領域内の変形をすることが好ましい。また、実施の形態1と同様に、平坦化層14の膜圧が $1\mu\text{m}$ 以上であるため、コンタクトホール45の深さも深くなる。このため、実施の形態1と同様に、スペーサ44がコンタクトホール45から抜け出すことがなく、平坦化層14に対する傷付けや、ギャップのムラの発生を抑制することができる。

【0038】

なお、スペーサおよびコンタクトホールあるいは穴の双方の形状を柱状にしてもよい。この場合、スペーサの径は、コンタクトホールあるいは穴の径以上にする。これは、スペーサ自体が弾性体で形成されているため、スペーサをコンタクトホールあるいは穴に圧入することが可能だからである。現実的には、スペーサの径とコンタクトホールあるいは穴の径との差を $5\mu\text{m}$ 以内とするのが好ましい。

【0039】

また、上述した実施の形態1, 2では、スペーサおよびコンタクトホールあるいは穴の一方の側面がテーパ形状をなしていたが、これに限らず、スペーサおよびコンタクトホールあるいは穴の双方の側面をテーパ形状としてもよい。さらに、スペーサおよびコンタクトホールあるいは穴の側面の形状は、テーパ形状に限らず、凹凸面であってもよい。すなわち、スペーサおよびコンタクトホールあるいは穴の側面の一部の径に上述した大小関係をもたせ、コンタクトホールあるいは穴に対するスペーサの相対運動が阻止されればよい。

【0040】

(参考例)

つぎに、参考例について説明する。上述した実施の形態1, 2では、いずれもスペーサ4, 44がコンタクトホール5, 45に圧入され、コンタクトホール5, 45に対するスペーサ4, 44の相対運動が阻止されるものであったが、この実施の形態3では、スペーサがコンタクトホールに当接し、コンタクトホールに対するスペーサの相対運動が規制されるようにしている。

【0041】

10

20

30

40

50

図6は、参考例である液晶表示セルの一部の構成を示す断面図である。図6において、コンタクトホール55の径 D_{th} は、スペーサ54の径 D_{ps} に比して大きい。このため、スペーサ54は、コンタクトホール55に嵌着するのではなく、単に当接するのみである。

【0042】

しかし、平坦化層14の膜厚は $1\mu m$ 以上あるため、スペーサ54がコンタクトホール55の底部に当接した状態であっても、コンタクトホール54に対するスペーサ54の相対運動が確実に規制され、スペーサ54がコンタクトホール54から抜け出ることがなく、平坦化層14の表面に傷を付けることがなくなり、良好な表示を維持することができる。

【0043】

(実施の形態3)

つぎに、この発明の実施の形態3について説明する。上述した実施の形態1~2では、このスペーサとコンタクトホールあるいは穴との形状および組立状態について説明したが、この実施の形態3では、液晶表示セル全体におけるスペーサとコンタクトホールあるいは穴との対の配置関係について説明する。

【0044】

図7は、この発明の実施の形態3である液晶表示セルの構成を示す模式図である。図7において、この液晶表示セルのうち、鉛直下方(下部側)に位置する画素領域E3に配置されるスペーサ4の密度を、他の画素領域E1, E2に配置されるスペーサ4の密度に比して大きくしている。このため、画素領域E3における対向基板1とアレイ基板3との結合状態が高くなり、高温時における液晶層2の体積膨張による重力ムラの発生を抑制することができる。なお、図7では、画素領域E1と画素領域E3との間の画素領域E2の密度を、画素領域E1の密度と画素領域E3の密度との中間の密度に設定し、対向基板1とアレイ基板3との極端な結合度の差が生じないようにしている。

【0045】

(実施の形態4)

つぎに、この発明の実施の形態4について説明する。この実施の形態4では、上述した実施の形態1~3に示した液晶表示セルを用いた液晶ディスプレイについて説明する。

【0046】

この液晶ディスプレイは、下側ケース61上に順次、積層配置されたバックライトユニット62、遮光スペーサ63、実施の形態1~3に示した液晶表示セル65を備える。液晶表示セル65の上には、ドレイン回路基板66、ゲート回路基板67、インターフェイス回路基板68が形成され、これらの回路基板は、液晶表示セル65と電気的に接続されている。さらに、液晶表示セル65の上には、絶縁シート69を介してシールドケース70が配置され、シールドケース70は、中央付近に液晶表示領域を画定するための表示窓71を備える。

【0047】

バックライトユニット62は、液晶表示セル65に対して垂直方向に進行する面状光を照射するためのものである。バックライトユニット62は、光源である蛍光ランプから出射された光が、バックライトユニット62の底部に設けられた反射板で反射し、導光板および拡散板を通過して面状光となって液晶表示セル65に入力される構造を有する。

【0048】

液晶表示セル65は、実施の形態1~3に示した液晶表示セルである。したがって、信号線に起因した電界が画素電極15と対向基板1側の図示しない共通電極との間で発生すると光を透過し、対向基板1上に配設されたカラーフィルタ層22において、対応した光強度をもったR, G, Bの光が出力される。

【0049】

ドレイン回路基板66、ゲート回路基板67は、それぞれ電子回路が形成され、液晶表示セル65内に配置されたスイッチング素子SWに対して所定の電圧を印加するためのものである。また、インターフェイス回路基板68は、所定の電子回路が形成されており、ドレイン回路基板66およびゲート回路基板67を制御するためのものである。これら回路

10

20

30

40

50

基板によって、所定の画素電極が選択され、電圧が印加されることで各画素の光透過率が変化し、所望の画像を表示する。

【0050】

なお、上述した実施の形態1～4に示した液晶表示セルの液晶層2の形成は、液晶材を注入孔から注入する方式を採用しているが、液晶を基板表面に垂らした後に基板を張り合わせるプロセス技術を用いてもよい。この場合、上述したスペーサおよびコンタクトホールあるいは穴の圧入によって、対向基板1とアレイ基板3との位置合わせをも確実にすることもできる。

【0051】

また、上述した実施の形態1～4に示したスペーサおよびコンタクトホールあるいは穴は、断面が円形であったが、これに限らず、たとえば多角形であってもよい。

10

【0052】

【発明の効果】

以上説明したように、この発明によれば、アレイ基板の平坦化層に、液晶層側が開口した穴を設け、対向基板が、穴に対応する液晶層側の位置に、少なくとも前記穴の深さに対応する先端近傍の径が前記穴の最小径以上かつ最大径以下であるスペーサを設け、前記アレイ基板と前記対向基板との張り合わせ時に前記スペーサが前記穴に挿入され、前記穴と前記スペーサとの間の摩擦力によって前記穴に対する前記スペーサの相対運動が阻止され、前記スペーサが前記穴から抜け出さないようにしているため、前記アレイ基板と前記対向基板との間のムラの発生を抑制し、ギャップを確実に一定にできるとともに、前記スペーサが前記穴から抜け出ないので、平坦化層表面に傷を付けることがないので、良好な画像表示を行うことができるという効果を奏する。

20

【0053】

また、この発明によれば、前記アレイ基板の前記平坦化層に、前記液晶層側が開口した穴を設け、前記対向基板が、前記穴に対応する液晶層側の位置に、少なくとも前記穴の深さに対応する先端近傍の径が前記穴の最大径を超え該最大径との差が5ミクロン以下であるスペーサを設け、前記アレイ基板と前記対向基板との張り合わせ時に前記スペーサが前記穴に圧入され、前記穴と前記スペーサとの間の摩擦力によって前記穴に対する前記スペーサの相対運動が阻止され、前記スペーサが前記穴から抜け出さないようにしているため、前記アレイ基板と前記対向基板との間のムラの発生を抑制し、ギャップを確実に一定にできるとともに、前記スペーサが前記穴から抜け出ないので、平坦化層表面に傷を付けることがないので、良好な画像表示を行うことができるという効果を奏する。

30

【0055】

また、この発明によれば、前記穴の側面または前記スペーサの先端近傍の側面の双方あるいはいずれか一方をテーパ形状とし、前記穴に対する前記スペーサの挿入あるいは圧入を容易かつ確実にし、前記アレイ基板と前記対向基板との張り合わせを容易かつ確実に行うことができるという効果を奏する。

【0056】

また、この発明によれば、平坦化層を1ミクロン以上の膜厚を有した有機膜としているので、穴の深さをミクロンオーダーで得ることができ、スペーサが穴から抜け出るのを確実に防止することができ、平坦化層表面の傷つけとギャップ間のムラを確実に抑制することができるという効果を奏する。

40

【0057】

また、この発明によれば、穴を、補助容量部と画素電極との間を接合するコンタクトホールとし、既設のコンタクトホールを有効利用するようにしているため、簡易な構成で、平坦化層表面の傷つけとギャップ間のムラを確実に抑制することができるという効果を奏する。

【0058】

また、この発明によれば、鉛直下方側に設けられる画素領域の前記穴および前記スペーサの対の設置密度を、他の画素領域の設置密度に比して大きくし、重力ムラの発生を防止す

50

るようにしているで、良好な画像表示を行うことができるという効果を奏する。

【図面の簡単な説明】

【図 1】この発明の実施の形態 1 である液晶表示セルの一部の構成を示す断面図である。

【図 2】図 1 に示した液晶表示セルの A - A 線断面図である。

【図 3】図 1 に示した液晶表示セルの組立状態を示す断面図である。

【図 4】この発明の実施の形態 1 の変形例である液晶表示セルの一部の構成を示す模式図である。

【図 5】この発明の実施の形態 2 である液晶表示セルの組立状態を示す断面図である。

【図 6】参考例である液晶表示セルの一部を示す断面図である。

【図 7】この発明の実施の形態 3 である液晶表示セルの概要構成を示す模式図である。

10

【図 8】この発明の実施の形態 4 である液晶ディスプレイの組立分解図である。

【符号の説明】

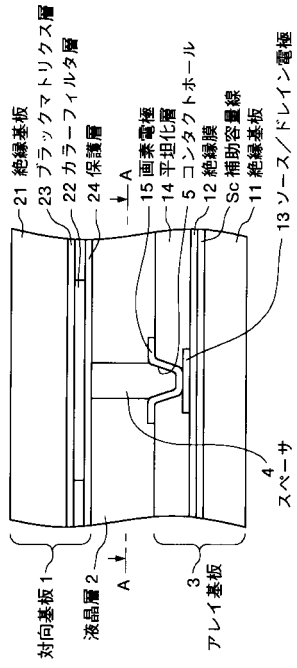
- 1 対向基板
- 2 液晶層
- 3 アレイ基板
- 4 , 4 4 , 5 4 スペース
- 5 , 4 5 , 5 5 コンタクトホール
- 1 1 , 2 1 絶縁基板
- 1 2 絶縁膜
- 1 3 ソース/ドレイン電極
- 1 4 平坦化層
- 1 5 画素電極
- 1 6 補助容量部
- 2 2 カラーフィルタ層
- 2 3 ブラックマトリックス層
- 2 4 保護膜
- 3 5 穴
- 6 1 下側ケース
- 6 2 バックライトユニット
- 6 3 遮光スペース
- 6 5 液晶表示セル
- 6 6 ドレイン回路基板
- 6 7 ゲート回路基板
- 6 8 インターフェイス回路基板
- 6 9 絶縁シート
- 7 0 シールドケース
- 7 1 表示窓
- D 1 , D 2 信号線
- S 1 走査線
- S c 補助容量線
- S W スイッチング素子
- E 1 ~ E 3 画素領域

20

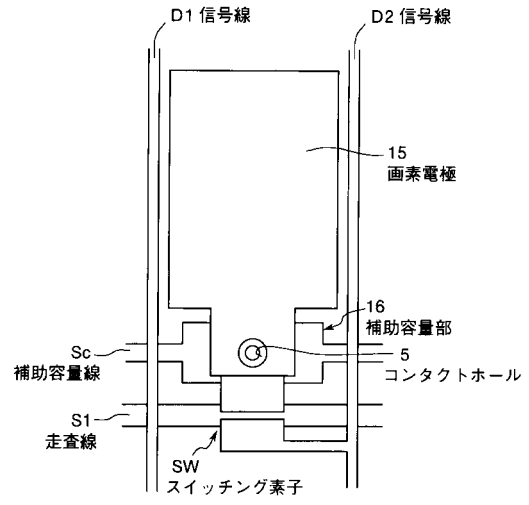
30

40

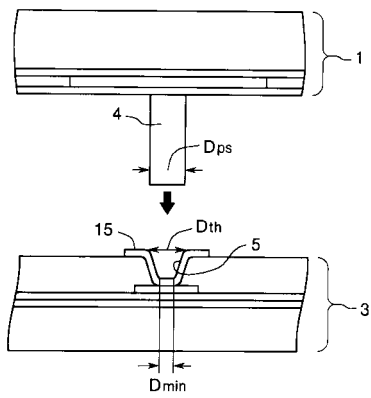
【図1】



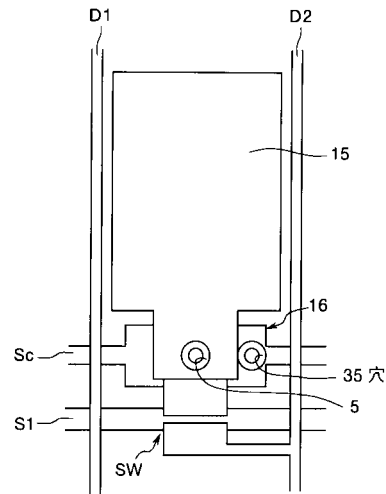
【図2】



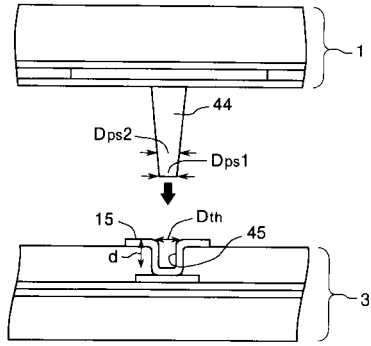
【図3】



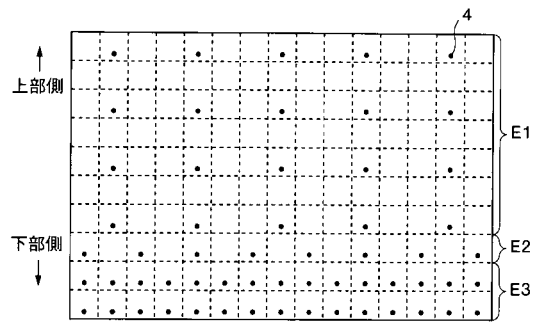
【図4】



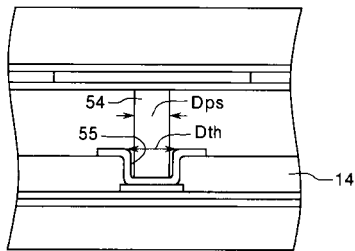
【図5】



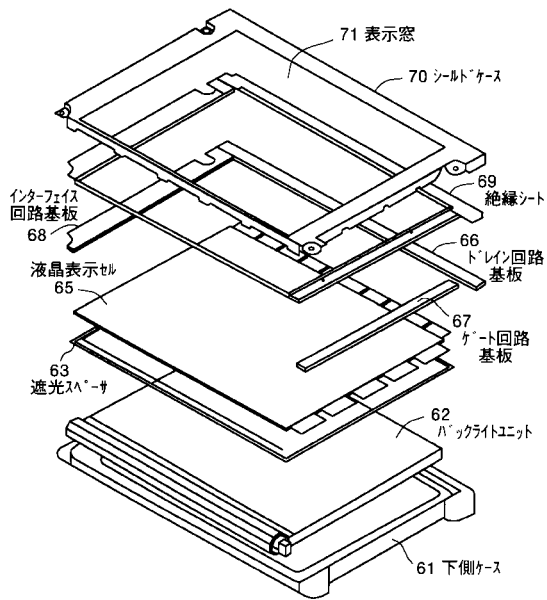
【図7】



【図6】



【図8】



フロントページの続き

審査官 福田 知喜

- (56)参考文献 特開2001-222234(JP,A)
特開2000-214469(JP,A)
特開平10-096955(JP,A)
特開2002-214624(JP,A)
特開2001-305557(JP,A)
特開平11-109369(JP,A)

(58)調査した分野(Int.Cl., DB名)

G02F 1/1339

G02F 1/1333

专利名称(译)	液晶显示器和液晶显示器		
公开(公告)号	JP4577810B2	公开(公告)日	2010-11-10
申请号	JP2002371065	申请日	2002-12-20
[标]申请(专利权)人(译)	群创光电股份有限公司		
申请(专利权)人(译)	奇美电子股▲ふん▼有限公司		
当前申请(专利权)人(译)	奇美电子股▲ふん▼有限公司		
[标]发明人	草深薰 高野秀夫		
发明人	草深薰 高野秀夫		
IPC分类号	G02F1/1339 G02F1/1333 G02F1/136		
FI分类号	G02F1/1339.500 G02F1/1333.500 G02F1/1333.505		
F-TERM分类号	2H089/HA07 2H089/HA15 2H089/LA01 2H089/LA02 2H089/LA04 2H089/LA07 2H089/NA15 2H089/QA02 2H089/QA14 2H089/TA01 2H089/TA05 2H090/HA01 2H090/HA05 2H090/JA02 2H090/JC03 2H090/JC17 2H090/LA02 2H189/AA55 2H189/AA72 2H189/AA77 2H189/AA90 2H189/DA07 2H189/DA18 2H189/DA19 2H189/DA22 2H189/DA31 2H189/DA39 2H189/DA49 2H189/EA06X 2H189/FA16 2H189/FA17 2H189/HA14 2H189/LA06 2H190/HA00 2H190/HA05 2H190/JA02 2H190/JC03 2H190/JC17 2H190/LA02		
代理人(译)	酒井宏明		
审查员(译)	福田 知喜		
其他公开文献	JP2004205549A		
外部链接	Espacenet		

摘要(译)

要解决的问题：即使当显示器具有高亮度和高分辨率并且尺寸大时，通过始终保持间隙均匀性来防止像素显示器由于间隙不均匀而劣化。
 ŽSOLUTION：阵列基板3包括接触孔5，其侧面直径越靠近液晶层2侧越宽，设置在辅助电容部分16附近的平坦化层14上，或者1μm或者更多的薄膜厚度。对向基板1包括柱状间隔物4，其直径小于接触孔5的最大直径，设置在与接触孔5对应的液晶层2侧的位置。间隔物4被压入接触孔中孔阵列5将阵列基板3和对向基板1彼此粘合。结果，隔离物4相对于接触孔5的移动被摩擦力阻挡，并且阵列基板3和对向基板1之间的间隙保持均匀。Ž

