

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号

特許第5100968号
(P5100968)

(45) 発行日 平成24年12月19日 (2012.12.19)

(24) 登録日 平成24年10月5日 (2012.10.5)

(51) Int.Cl.

F I

G O 2 F 1/1368 (2006.01)

G O 2 F 1/1368

G O 2 F 1/1333 (2006.01)

G O 2 F 1/1333 5 O 5

H O 1 L 21/28 (2006.01)

H O 1 L 21/28 3 O 1 R

H O 1 L 21/3205 (2006.01)

H O 1 L 21/88 M

H O 1 L 21/768 (2006.01)

H O 1 L 29/50 M

請求項の数 10 (全 19 頁) 最終頁に続く

(21) 出願番号 特願2005-30910 (P2005-30910)
 (22) 出願日 平成17年2月7日 (2005.2.7)
 (65) 公開番号 特開2005-222067 (P2005-222067A)
 (43) 公開日 平成17年8月18日 (2005.8.18)
 審査請求日 平成20年1月11日 (2008.1.11)
 審判番号 不服2011-10922 (P2011-10922/J1)
 審判請求日 平成23年5月24日 (2011.5.24)
 (31) 優先権主張番号 2004-007901
 (32) 優先日 平成16年2月6日 (2004.2.6)
 (33) 優先権主張国 韓国 (KR)
 (31) 優先権主張番号 2004-007902
 (32) 優先日 平成16年2月6日 (2004.2.6)
 (33) 優先権主張国 韓国 (KR)

(73) 特許権者 503447036
 サムスン エレクトロニクス カンパニー
 リミテッド
 大韓民国・443-742・キョンギード
 ・スウォンシ・ヨントンク・サムスン
 ーロ・129
 (74) 代理人 110000671
 八田国際特許業務法人
 (72) 発明者 金 東 奎
 大韓民国京畿道龍仁市水枝邑豊徳川里11
 67番地 523棟 1305号
 (72) 発明者 金 相 洙
 大韓民国ソウル市江南区道谷洞467-1
 7番地 タワーパレス F棟 3104号

最終頁に続く

(54) 【発明の名称】 薄膜トランジスタ表示板及びこれを含む液晶表示装置

(57) 【特許請求の範囲】

【請求項 1】

走査信号を伝達する複数のゲート線と、

前記ゲート線と交差して映像信号を伝達する第1の副データ線及び第2の副データ線をそれぞれ含む複数のデータ線と、

前記ゲート線及び前記データ線と薄膜トランジスタを通じて電氣的に接続され、隣接する第1の副データ線または第2の副データ線の両側の周縁を覆う複数の画素電極と、

前記データ線と前記画素電極との間に第1保護膜および有機絶縁膜からなる第2保護膜がこの順で形成されている保護膜と、

前記データ線と前記画素電極との間であり、かつ前記第1保護膜と前記第2保護膜との間に形成され、前記第1の副データ線と前記第2の副データ線との間を遮る光遮断部材と、を含む、

前記第1の副データ線及び第2の副データ線は、互いに電氣的に接続されている、薄膜トランジスタ表示板。

【請求項 2】

前記光遮断部材は、前記第1及び第2の副データ線の近い方の周縁と重畳し、遠い方の周縁とは重畳しない、請求項1に記載の薄膜トランジスタ表示板。

【請求項 3】

前記第1保護膜は、カラーフィルタからなる、請求項1に記載の薄膜トランジスタ表示板。

10

20

【請求項 4】

前記画素電極と重畳して維持容量を形成する維持電極をさらに含む、請求項 1 に記載の薄膜トランジスタ表示板。

【請求項 5】

請求項 1 に記載の薄膜トランジスタ表示板、

前記薄膜トランジスタ表示板と対向し、前記画素電極と対向する対向電極を有する対向表示板、及び

前記薄膜トランジスタ表示板と前記対向電極表示板間に形成されている液晶層、を含む液晶表示装置。

【請求項 6】

前記液晶層は、負の誘電率異方性を有し、前記液晶層の液晶分子の長軸は、前記二つの表示板の表面に対し垂直に配向している、請求項 5 に記載の液晶表示装置。

【請求項 7】

前記対向電極及び前記画素電極は、前記液晶層の液晶分子を分割配向する画素分割手段を有する、請求項 6 に記載の液晶表示装置。

【請求項 8】

前記画素分割手段は、切開部または突起である、請求項 7 に記載の液晶表示装置。

【請求項 9】

前記薄膜トランジスタ表示板の前記薄膜トランジスタは、ゲート電極、ソース電極及びドレイン電極を含み、前記液晶表示装置は、前記ソース電極と前記ドレイン電極との間に位置する第 1 半導体部材をさらに含む、請求項 5 に記載の液晶表示装置。

【請求項 10】

前記データ線の下に位置する第 2 半導体部材をさらに含む、請求項 9 に記載の液晶表示装置。

【発明の詳細な説明】**【技術分野】****【0001】**

本発明は、薄膜トランジスタ表示板及びこれを含む液晶表示装置に関し、特に、高開口率の液晶表示装置に関する。

【背景技術】**【0002】**

液晶表示装置は、一般に、対向電極が形成されている上部表示板と、薄膜トランジスタ及び画素電極等が形成されている下部表示板と、これらの間に形成されている液晶層と、を含み、画素電極と対向電極に互いに異なる電位を印加することによって電界を形成して液晶分子の配列を変更し、これによって、光の透過率を調節して画像を表現する装置である。

【発明の開示】**【発明が解決しようとする課題】****【0003】**

このような一般的な液晶表示装置において、画素の開口率を確保することが、画面の輝度を向上させ、それに伴う様々な効果のため、重要な技術的課題となる。このために、画素電極とデータ線とが重畳するように配置するが、これにより、画素電圧が印加された画素電極と、連続的に変化するデータ電圧が伝達されるデータ線との間に寄生容量が発生し、この寄生容量のために、様々な不良が発生する。一例として、液晶表示装置の製造工程である写真工程において、表示板の画素電極が位置するアクティブ領域よりも小さい露光マスクを用いる場合、表示板を幾つかのブロックに分けて露光工程を実施するが、露光マスクと表示板との整列の程度によって、画素電極とデータ線との間の距離が、ブロック毎に若干異なることがある。その結果、画素電極とデータ線との間で発生する寄生容量が、ブロックによって異なり、ステッチ不良が発生する。

【0004】

10

20

30

40

50

本発明の目的は、画素電極とデータ線との間で発生する寄生容量が均一な薄膜トランジスタ表示板及びこれを含む液晶表示装置を提供することである。

【課題を解決するための手段】

【0005】

前記本発明の目的を達成するための薄膜トランジスタ表示板は、走査信号を伝達する複数のゲート線と、前記ゲート線と交差し映像信号を伝達する第1の副データ線及び第2の副データ線をそれぞれ含む複数のデータ線と、前記ゲート線及び前記データ線と薄膜トランジスタを通じて電氣的に接続され、隣接する第1の副データ線または第2の副データ線の両側の周縁を覆う複数の画素電極と、前記データ線と前記画素電極間に第1保護膜および有機絶縁膜からなる第2保護膜がこの順で形成されている保護膜と、前記データ線と前記画素電極との間であり、かつ前記第1保護膜と前記第2保護膜との間に形成され、第1の副データ線と前記第2の副データ線との間を遮る光遮断部材と、を含む。前記第1の副データ線及び第2の副データ線は、互いに電氣的に接続されている。

10

【0006】

また、前記本発明の目的を達成するための他の液晶表示装置は、走査信号を伝達する複数のゲート線と、前記ゲート線と交差し映像信号を伝達し、それぞれ互いに電氣的に接続され、互いに離れている第1の副データ線及び第2の副データ線をそれぞれ含む複数のデータ線と、前記ゲート線及び前記データ線と薄膜トランジスタを通じて電氣的に接続され、隣接する第1の副データ線または第2の副データ線の両側の周縁を覆う複数の画素電極と、前記データ線と前記画素電極との間に形成されているカラーフィルタ層を有する薄膜トランジスタ表示板と、分割されたデータ線と重畳されて形成された光遮断部材と、を含む。

20

【0007】

このように、各データ線を互いに平行な一対の副データ線で形成し、各副データ線の両側に位置する画素電極がそれぞれ隣接する副データ線と重畳するようにし、その間を光遮断部材が遮るときは、データ線と画素電極との間で発生する寄生容量を最少化し、開口率を最大することができる。

【0008】

本発明は、一対の副データ線からなるデータ線と、これと重畳する画素電極と、副データ線間を遮る光遮断層との位置によって、多様な実施例がある。

30

本発明の実施例による薄膜トランジスタ表示板には、走査信号を伝達するゲート線、ゲート線と交差して映像信号を伝達し、少なくとも画素電極周辺の一部では互いに距離を置いて位置する一対の副データ線を含むデータ線、ゲート線とデータ線が定義する画素領域に配置されている画素電極、並びに、ゲート線に接続されているゲート電極、データ線に接続されたソース電極及び画素電極に接続されているドレイン電極を含む薄膜トランジスタが形成されている。

【0009】

薄膜トランジスタ表示板は、薄膜トランジスタ、ゲート線及びデータ線を覆う絶縁膜をさらに含み、画素電極は、絶縁膜上に形成されることが好ましく、絶縁膜は、有機絶縁物質またはカラーフィルタからなることができ、画素電極と重畳して維持容量を形成する維持電極をさらに含むことができる。

40

【0010】

データ線は、画素の長さ単位で反復する形状を有し、一対の副データ線は、平行に配置されることが好ましい。データ線は、直線形状若しくは屈折形状である。データ線が屈折する場合、屈折部と直線部が反復的に出現する。直線部は、ゲート線と交差する。屈折部は、少なくとも2つの斜線部を含み、斜線部は、ゲート線に対し実質的に±45度を成すことが好ましく、画素電極は、データ線の屈折した形状に沿ってパターンニングされることが好ましい。

【0011】

ここで、画素電極は、隣接するデータ線の両側の周縁を覆い、光遮断部材は、データ線

50

と電氣的に絶縁され、有機材料又は金属材料からなり、特に各対の副データ線の間を少なくとも遮り、光遮断部材の外側周縁が、副データ線の外側周縁を越えないのが好ましい。このような薄膜トランジスタ表示板を含む液晶表示装置は、薄膜トランジスタ表示板と対向し、画素電極と対向する対向電極を有する対向表示板と、薄膜トランジスタ表示板と対向表示板との間に形成されている液晶層と、をさらに含む。

【0012】

この時、液晶層として、様々な種類が該当するが、本実施例では、TNモードを基準として図面等を説明しているが、また、垂直配向モードの場合も、同様と言える。垂直配向モード液晶表示装置の場合、液晶層が負の誘電率異方性を有し、液晶分子の長軸は、二つの表示板の表面に対し垂直に配向している。垂直配向モードの液晶表示装置の場合、対向電極と画素電極に切開部や突起等を設け、液晶層に電界が印加されるとき、液晶分子が横になる方向を互いに異ならせることで、所謂視野角の向上に寄与できる。

10

【0013】

薄膜トランジスタ表示板は、ゲート電極とソース電極及びドレイン電極との間に形成されている半導体層をさらに含み、主に島状であったり、場合によっては、データ線の下部までのびることもあり、ソース電極とドレイン電極との間のチャンネル部を除く半導体層は、データ線とドレイン電極と同一の平面形状を有することもできる。

【発明の効果】

【0014】

本発明によれば、データ線と画素電極との間で発生する寄生容量を最少化し、開口率を最大化することができる。これにより、寄生容量またはこれらの偏差のために表示装置の画質が低下することを防ぎ、特に寄生容量の偏差によって発生するステッチ現象を最少に抑制することができる。

20

【発明を実施するための最良の形態】

【0015】

以下、添付した図面を参照して、本発明の実施例に対して、本発明が属する技術分野における通常の知識を有する者が容易に実施することができるように詳細に説明する。しかし、本発明は、多様な形態で実現することができ、ここで説明する実施例に限定されない。

【0016】

図面は、各種層及び領域を明確に表現するために、厚さを拡大して示している。明細書全体を通じて類似した部分については、同一な図面符号を付けている。層、膜、領域、板等の部分が、他の部分の“上に”あるとする時、これは、他の部分の“すぐ上に”ある場合に限らず、その中間に更に他の部分がある場合も含む。逆に、ある部分が他の部分の“すぐ上に”あるとする時、これは、中間に他の部分がない場合を意味する。

30

【0017】

以下、添付した図面を参考にして、本発明の各実施例による液晶表示装置に対して説明する。

図1は、本発明の第1実施例による液晶表示装置用薄膜トランジスタ表示板の配置図であり、図2は、図1の薄膜トランジスタ表示板及び対向表示板を組み立てた状態の液晶表示装置の図1に示すII-II'線による断面図であり、図3は、図1の薄膜トランジスタ表示板及び対向基板を組み立てた状態の液晶表示装置の図1に示すIII-III'線による断面図である。

40

【0018】

図2及び図3に示すように、本実施例による液晶表示装置は、互いに対向する薄膜トランジスタ表示板100と、対向表示板200と、それらの間に具備されている液晶層300と、シール材330と、を含む。また、薄膜トランジスタ表示板100上には、信号線420が形成されている可撓性印刷回路(flexible printed circuit)フィルム等の基板430と、基板430を表示板100に付着するための異方性導電フィルム410と、が設けられている。

50

【 0 0 1 9 】

まず、薄膜トランジスタ基板 1 0 0 を概略的に見れば、図 1 のように、ガラス等の透明な絶縁物質からなる絶縁基板 1 1 0 上に、I T O (indium tin oxide) や I Z O (indium zinc oxide) 等の透明な導電物質からなる複数の画素電極 1 9 0 と、画素電極 1 9 0 に接続されている複数の薄膜トランジスタと、薄膜トランジスタに接続され走査信号を伝達する複数のゲート線 1 2 1 と、映像信号を伝達する一対の副データ線 1 7 1 a、1 7 1 b からなる複数のデータ線 1 7 1 と、が形成されている。薄膜トランジスタは、走査信号に従ってオン、オフされ、映像信号を選択的に画素電極 1 9 0 に伝達する。ここで、複数の画素電極 1 9 0 が位置する領域を、アクティブ領域（または画面領域）と言い、その外側を周辺領域と言う。

10

【 0 0 2 0 】

薄膜トランジスタ表示板 1 0 0 に関して詳細に説明する。

透明な絶縁基板 1 1 0 上に、主に横方向にのびている複数のゲート線 1 2 1 と複数の維持電極線 1 3 1 が形成されている。

【 0 0 2 1 】

ゲート線 1 2 1 は、ゲート信号を伝達し、各ゲート線 1 2 1 の一部は突出して、突起状の複数のゲート電極 1 2 4 をなす。ゲート線 1 2 1 は、外部からのゲート信号を受けるためのゲートパッド 1 2 9 を有する。ところが、これとは異なって、ゲート線 1 2 1 の端部は、基板 1 1 0 上に直接形成されているゲート駆動回路の出力端に接続することもできる。

20

【 0 0 2 2 】

維持電極線 1 3 1 は、幅の広い維持電極 1 3 5 を含む。

対向表示板 2 0 0 側に共通電圧を伝達するために、ゲート線 1 2 1 と同一層で、対向電極電圧印加用配線（図示せず）を形成できる。

【 0 0 2 3 】

ゲート線 1 2 1 及び維持電極線 1 3 1 は、A l、A l 合金、A g、A g 合金、C u、C r、T i、T a、M o等の金属からなる。本実施例のゲート線 1 2 1 及び維持電極線 1 3 1 は、単一層に形成されているが、物理、化学的特性が優れたC r、M o、T i、T a等の耐火金属層と、低い比抵抗のA l系またはA g系の金属層とを含む二重層に形成することもできる。特に、アルミニウムを用いる場合は、二重層以上に形成して、画素電極材料との接触を避ける必要がある。この他にも、様々な金属や導電体で、ゲート線 1 2 1 及び維持電極線 1 3 1 を形成することができる。

30

【 0 0 2 4 】

ゲート線 1 2 1、維持電極線 1 3 1 等、ゲート線と同一層に形成される金属層パターンの側面は、傾斜しており、水平面に対し約 3 0 °乃至 8 0 °の傾斜角を有するのが好ましい。

【 0 0 2 5 】

ゲート線 1 2 1 と維持電極線 1 3 1 の上には、窒化ケイ素（S i N x）等からなるゲート絶縁膜 1 4 0 が、形成されている。

ゲート絶縁膜 1 4 0 上には、複数のデータ線 1 7 1 を始めとして、複数のドレイン電極 1 7 5 及び維持電極線接続部 1 7 6 が、形成されている。

40

【 0 0 2 6 】

ドレイン電極 1 7 5 は、維持電極線 1 3 1 の中間の維持電極 1 3 5 にまでのびて重畳している。ドレイン電極 1 7 5 と維持電極線 1 3 1 との間には、少なくともゲート絶縁膜 1 4 0 を含む誘電体層が介在されているので、これらの間で、維持容量を確保することができる。

【 0 0 2 7 】

各データ線 1 7 1 は、主に縦方向にのびており、各ドレイン電極 1 7 5 に向けて複数の分枝を出してなるソース電極 1 7 3 を有する。データ線 1 7 1 はまた、一端部に位置する接触部 1 7 9 を含み、接触部 1 7 9 は、外部から画像信号を受ける。ここで、各データ線

50

１７１は、アクティブ領域において、電氣的に互いに接続された一対の副データ線１７１a、１７１bを含む。各対の副データ線１７１a、１７１bは、アクティブ領域内では、複数の接続部１７８を通じて接続され、周辺領域では、一つになって一つの接触部１７９をなしている。維持電極線接続部１７６は、アクティブ領域の外側に位置し、主に縦方向にのびて、ゲートパッド１２９に隣接するところでゲート線１２１と交差する。維持電極線接続部１７６はまた、維持電極線１３１の端部と隣接し、後に説明するが、全ての維持電極線１３１と接続されて、これらの維持電極線１３１に一定の電圧、例えば対向表示板２００に供給される共通電圧を供給する。ゲートパッド部１２９を有しない場合、維持電極線１３１のパターンが統合的に接続された構造（図示せず）を有することもできる。

【００２８】

データ線１７１、ドレイン電極１７５及び維持電極線接続部１７６も、大概是、クロム、モリブデン、アルミニウム等の物質からなり、図２及び図３のように、単一層に形成したり、多重層に形成することもできる。多重層の代表的な例として、Mo/Al/Moの三重層があり、このように、アルミニウム等の低抵抗金属層を中間に設け、その上下部をモリブデンのような耐火金属とするのが一般的である。

【００２９】

ソース電極１７３、ドレイン電極１７５及びそれらの間の部分の下には、島状半導体１５４が形成されている。図１で、半導体１５４の幅が、ソース電極１７３及びドレイン電極１７５の幅よりも若干拡張されて示されているが、逆に狭くすることもできる。また、維持電極線１３１とデータ線１７１との交差部にも、島状半導体１５２が形成され、この他にも、ゲート線１２１とデータ線１７１との交差部にも、二つの信号線１２１、１７１の間に半導体を設けて、二つの信号線１２１、１７１の断線等を防止することができる。図１と異なって、データ線１７１下にも、半導体を設けることができる。半導体１５２、１５４は、非晶質シリコン等で形成される。

【００３０】

島状半導体１５１、１５２と、ソース電極１７３及びドレイン電極１７５との間、場合によっては、島状半導体１５１、１５２と、データ線１７１との間には、両者の接触抵抗を低減させるための複数の島状抵抗性接触部材１６１、１６２が形成されている。抵抗性接触部材１６１、１６２は、シリサイドやn型不純物が高濃度にドーピングされた非晶質シリコン等で形成される。

【００３１】

ゲート電極１２１、ソース電極１７３及びドレイン電極１７５は、ソース電極１７３とドレイン電極１７５との間の半導体１５４部分と共に薄膜トランジスタをなす。

データ線１７１、ドレイン電極１７５、維持電極線接続部１７６及びこれらで覆われない半導体１５２、１５４上には、窒化ケイ素等からなる無機絶縁材をプラズマ化学気相蒸着（PECVD）法で形成した厚さ３００～７００程度の薄い無機保護膜１８０aが、形成されている。無機保護膜１８０aは、ドレイン電極１７５の一部、ゲート線１２１のゲートパッド１２９、データ線１７１の接触部１７９及び維持電極線１３１の端部、維持電極線接続部１７６及びその端部の上に位置する複数の接触孔（コンタクトホール）１８５、１８１、１８２、１８３、１８４、１８６を有する。

【００３２】

無機保護膜１８０a上には、図１及び図２のように、副データ線１７１a、１７１b間の空間を覆う光遮断部材１６０が、形成されている。この時に、アクティブ領域では開口率の減少を防止するために、光遮断部材１６０が、副データ線１７１a、１７１bの外側の周縁を越えないようにする。この時、図２のように、副データ線１７１a、１７１bの外側周縁と光遮断部材１６０の外側周縁との間の距離（w2）が、約１μm以上となるようにする。そして、光遮断部材１６０の材料は、データ線１７１との間に不必要な寄生容量が生じないように、有機絶縁材が好ましく、パターンを容易に形成するために、感光性があるものが好ましい。例えば、炭素又は黒色顔料などが分散されている感光材が好ましい。

【００３３】

光遮断部材 160 はまた、図 1 のように、アクティブ領域外の周辺領域でアクティブ領域を囲む帯状を有し、これは、アクティブ領域と周辺領域との間で発生する光漏れを防止するためである。そうすると、対向基板 200 の側に、光遮断部材を別途に備えなくても良い。

【0034】

光遮断部材 160 及び露出された無機保護膜 180 a 上には、平坦化特性が優れた感光性有機物からなり、誘電定数 3.0 以下の低誘電率膜である有機保護膜 180 b が、形成されている。該有機保護膜 180 b は、厚さが約 0.7 μm 以上である。前記有機保護膜 180 b も、無機保護膜 180 a と同様に、無機保護膜 180 a の接触孔 185、181、182、184、186 とほぼ同じ位置及び同じ形状の接触孔 185、181、182、183、184、186 を有している。即ち、ドレイン電極 175 の少なくとも一部と、データ線 171 の端部であるデータパッド部 179 とをそれぞれ露出する複数の接触孔 182、及び維持電極線 131 の一つの端部上に位置する複数の接触孔 186、及び維持電極線接続部 176 の中間及びその端部に位置する複数の接触孔 187、188 を有する。

10

【0035】

前記接触孔用途は、二つあり、薄膜トランジスタ表示板の周縁側にあるものは、主に半導体チップ等から各種信号の印加を受けており、内部側に位置するものは、内部の配線を電氣的に接続する手段である。後に説明するが、電氣的な接続手段として、保護膜 180 b 上に導電性材料で接続橋（接続ブリッジ）を設け、これを接触孔を通じて下部の導電体等と接続する方法が用いられる。

20

【0036】

特に、ゲート線 121 端部のゲートパッド 129、維持電極線 131 端部上にある接触孔 181、186 は、これら配線 121、131 がいずれもゲート絶縁膜 140 の下にあるため、保護膜 180 a、180 b のみならずゲート絶縁膜 140 も貫通し、それぞれの配線 121、131 を露出する。

【0037】

図 2 に図面符号 C で示されるように、例えば、ドレイン電極 175 を露出する接触孔 185 の周辺で、有機保護膜 180 b の厚さが薄くなり、有機保護膜 180 b の表面から接触孔 185 までの段差が、緩やかである。このような構造を容易に形成するためには、前記のように、有機保護膜 180 b の材料が、感光性を有することが望ましく、この場合、段差が緩やかな接触孔 185 の周辺構造を形成する方法について、簡単に説明する。

30

【0038】

まず、基板 110 上に、陽性の感光性有機膜を塗布し、露光マスク（図示せず）を整列した後、マスク（図示せず）を通じて露光する。

露光マスクには、透明な領域、不透明な領域、及び、露光器の分解能よりも狭い幅を有する複数のスリットからなるスリットパターンを有する半透過領域が、具備されている。露光マスクの透明領域は、接触孔 185 に対応し、透明領域の周辺には、スリットパターンが配置されている。スリットパターンを通じて露光された感光膜部分の露光量は、少なく、透明領域を通じて露光された接触孔 185 部分の露光量は、充分であるので、感光膜の現像後、露光量が少ない感光膜部分は、一部の厚さが残留し、露光量が充分な接触孔 185 部分は、完全に除去される。次いで、露出された無機絶縁膜 180 a 部分及びゲート絶縁膜 140 部分を、有機絶縁膜 180 b をエッチング阻止（エッチングストップ）層にして乾式エッチングして、接触孔 185 を形成する。

40

【0039】

この時、維持電極線 131 の端部のように、ゲート線 121 と同一層の金属層からなる配線を露出させるための接触孔 186、181 を形成するためには、無機絶縁膜のゲート絶縁膜 140 も共に、乾式エッチングして除去する必要があるが、この時、金属と無機絶縁膜とのエッチング選択比が異なり、データ線 171 と同一層にある配線上の接触孔を通じて露出された金属層は、殆どエッチングされない特性を利用する。

50

【 0 0 4 0 】

一方、データ線 1 7 1 端部のデータパッド 1 7 9 とゲート線 1 2 1 端部のゲートパッド 1 2 9 とが位置する周辺領域では、寄生容量に対する心配がないため、図 2 及び図 3 に示すように、有機絶縁膜 1 8 0 b の厚さを、アクティブ領域でよりも小さくする。このようにすれば、ゲート信号またはデータ電圧を印加するための信号線 4 2 0 が形成されている基板 4 3 0 または駆動回路チップのパッドバンプ（図示せず）を接触孔 1 8 1、1 8 2 を通じて露出させた配線 1 2 1、1 7 1 と異方性導電フィルム 4 1 0 等で付着する際に、接触信頼性が高くなる。そのために、保護膜 1 8 0 a、1 8 0 b パターンを形成する工程において、接触孔の周辺部と同様に、露光器の分解能よりも小さいスリット或いは半透明材料からなる半透過領域を周辺領域に対応させることによって、画素電極 1 9 0 があるアクティブ領域に比べて、保護膜 1 8 0 b の高さが、低くなるようにする。

10

【 0 0 4 1 】

保護膜 1 8 0 上には、複数の画素電極 1 9 0 を始めとして複数のデータパッド 1 7 9 及びゲートパッド 1 2 9 及び維持電極線接続部 1 7 6 端部のパッドとその上の接触孔 1 8 1、1 8 2、1 8 6 を通じて電氣的に接続される複数の接触補助部材 8 1、8 2、8 6、並びに例えば、維持電極線 1 3 1 と維持電極線接続部 1 7 6 間の接続橋等を含む接続橋 8 5 が形成されている。これらはいずれも、同じ材料である I T O や I Z O のような導電体からなる。

【 0 0 4 2 】

画素電極 1 9 0 は、図 1 及び図 2 のように、隣接する副データ線 1 7 1 a、1 7 1 b の内側の周縁を完全に覆う。図 2 のように、画素電極 1 9 0 の周縁とこれに隣接する副データ線 1 7 1 a、1 7 1 b の内側周縁との間の距離（w 1）は、約 2 μ m 以上であることが好ましい。しかし、前記距離は、露光装置の誤整列のマージンによって、変化する。また、画素電極 1 9 0 は、維持電極線 1 3 1 にまで延長されたドレイン電極 1 7 5 上の接触孔 1 8 5 を通じて薄膜トランジスタと電氣的に接続される。

20

【 0 0 4 3 】

このように、画素電極 1 9 0 が、隣接する副データ線 1 7 1 a、1 7 1 b の内側の周縁まで覆うとき、表示板 1 0 0 左右において整列の誤差内で偏差が生じて、画素電極 1 9 0 と副データ線 1 7 1 a、1 7 1 b がなす寄生容量は、同じである。

【 0 0 4 4 】

以下、対向表示板 2 0 0 について説明する。

30

ガラスのような透明絶縁基板 2 1 0 上に、カラーフィルタ層 2 3 0 が薄膜トランジスタ表示板 1 0 0 の画素電極 1 9 0 と対向して形成され、その上に有機物からなる透明絶縁膜 2 5 0 が形成され、その上に対向電極 2 7 0 が形成されている。透明絶縁膜 2 5 0 は、必須のものではなく、カラーフィルタ層 2 3 0 上に直接対向電極 2 7 0 が形成されても良い。既に説明したように、薄膜トランジスタ表示板 1 0 0 の光遮断部材 1 6 0 が必要な所において、光漏れを充分防ぐことができるので、対向表示板 2 0 0 に、別途ブラックマトリックス等の遮光部材を設ける必要がない。

【 0 0 4 5 】

薄膜トランジスタ表示板 1 0 0 及び対向表示板 2 0 0 内側面の上には、それぞれ配向膜 1 1、2 1 が形成され、外側面には、偏光板 1 2、2 2 が付着されている。配向膜 1 1、2 1 は、殆どアクティブ領域内に位置する。

40

【 0 0 4 6 】

シール材 3 3 0 は、薄膜トランジスタ表示板 1 0 0 と対向表示板 2 0 0 との間に位置し、対向表示板 2 0 0 の周囲に沿ってのびる帯形状である。シール材 3 3 0 と光遮断部材 1 6 0 とが少なくても一部重なっていることが、光漏れを防ぐために望ましい。

液晶層 3 0 0 は、薄膜トランジスタ表示板 1 0 0、対向表示板 2 0 0 の画素電極 1 9 0 及び対向電極 1 7 0 の上にそれぞれ形成された配向膜 1 1、2 1 の間に位置し、シール材 3 3 0 で囲まれた領域内に収められている。

【 0 0 4 7 】

50

配向膜 11、21 材料の種類、液晶 300 の種類、配向方法等に応じて、様々な種類の液晶表示装置を構成することができる。図 1 乃至図 3 に示す液晶表示装置の場合、ねじれネマチック (TN) モードで用いることが好ましい。

【0048】

この液晶表示装置を垂直配向モードで使用する場合、視野角を広くするために、画素電極 190 及び対向電極 270 に複数の切開部 (図示せず) を設けるのが好ましい。切開部は、互いに平行で、少なくとも一度屈折していて、画素電極 190 と対向電極 270 によって発生する電界が切開部によるフリンジフィールド効果のため捻れ、一つの画素電極 190 上に位置する液晶分子の横になる方向が多様になる。二つの電極 190、270 の全てに切開部を設ける代わりに、画素電極 190 には切開部を設け、対向電極 270 側には配向膜 21 と対向電極 270 間に、画素電極 190 の切開部と平行で、感光性有機膜等からなる突起を設けても良い。突起の誘電率と液晶の誘電率との差、または突起の傾斜面によって、液晶分子が横になる方向が決定されるので、結局、一方は、フリンジフィールド効果で、もう一方は、突起の誘電率若しくは傾斜面の効果で液晶分子の横になる方向を多様にすることができる。切開部がなく、画素電極 190 上と対向電極 270 上に全て突起のみを設けることもできる。

【0049】

図 4 乃至図 6 を参照して、本発明の第 2 実施例による液晶表示装置について説明する。

図 4 は、本発明の第 2 実施例による液晶表示装置用薄膜トランジスタ表示板の配置図であり、図 5 は、図 4 の薄膜トランジスタ表示板及び対向表示板を組み立てた状態の液晶表示装置の図 4 の V-V' 線による断面図であり、図 6 は、図 4 の薄膜トランジスタ表示板及び対向表示板を組み立てた状態の液晶表示装置の図 4 の VI-VI' 線による断面図である。

【0050】

第 2 実施例による液晶表示装置は、第 1 実施例による液晶表示装置と類似する配置構造及び層状構造を有する。

まず、薄膜トランジスタ表示板を見ると、基板 110 上に、複数のゲート電極 124 を含む複数のゲート線 121 及び複数の維持電極 133 を含む複数の維持電極線 131 が形成されており、その上にゲート絶縁膜 140、複数の半導体 154、複数の抵抗性接触部材 161、162 が順次に形成されている。抵抗性接触部材 161、162 上には、複数のソース電極 173 を含み、それぞれ一对の副データ線 171a、171b からなる複数のデータ線 171、複数のドレイン電極 175、及び維持電極線接続部 176 が形成され、その上に無機保護膜 180a が形成されている。無機保護膜 180a 上には、遮光部材 160 が形成されており、その上には有機保護膜 180b が形成されている。保護膜 180a、180b 及び / またはゲート絶縁膜 140 には、複数の接触孔 181、182、183、184、185、186 が形成され、有機保護膜 180b 上には、複数の画素電極 190、190 と複数の接触補助部材 81、82 及び複数の接続橋 85 が形成されている。

【0051】

対向表示板 200 は、絶縁基板 210 とその上の共通電極 270 を含む。

二つの表示板 100、200 の内側面には、配向膜 11、21 が、外側面には、偏光板 12、22 が具備されており、二つの表示板 100、200 の間には、シール材 330 と液晶層 300 が、また、薄膜トランジスタ表示板 100 上には、信号線 420 が形成されている基板 430 が異方性導電フィルム 410 で付着されている。

【0052】

図 4 及び図 5 のように、本実施例による液晶表示装置において、カラーフィルタ層 230 が、対向表示板 200 でなく薄膜トランジスタ表示板 100 の無機保護膜 180a と光遮断部材 160 間に形成されている。カラーフィルタ層 230 は、RGB (赤、緑、青) の三原色等を有し、各カラーフィルタ層 230 の周縁が副データ線 171a、171b の間に位置し、副データ線 171a、171b 内側の境界を覆っている。カラーフィルタ層 230 は、アクティブ領域にのみ位置し、接触孔 185 の無機保護膜 180a 側の周縁を

露出する複数の接触孔 231 を有する。このように、カラーフィルタ層 230 が薄膜トランジスタ表示板 100 側に位置するので、図 5 のように、対向電極 270 が、ガラス基板 210 のすぐ上に形成されている。よって、本実施例による対向表示板 200 は、別途の写真工程なく、簡単に形成することができる。

【0053】

図 7 乃至図 9 を参照して、本発明の第 3 実施例による液晶表示装置について詳細に説明する。

図 7 は、本発明の第 3 実施例による液晶表示装置用薄膜トランジスタ表示板の配置図であり、図 8 は、図 7 の薄膜トランジスタ表示板と対向表示板を組み立てた状態の液晶表示装置の図 7 のVIII-VIII' 線による断面図であり、図 9 は、図 7 の薄膜トランジスタ表示板と対向表示板を組み立てた状態の液晶表示装置の図 7 のIX-IX' 線による断面図である。

【0054】

図 7 乃至図 9 に示した液晶表示装置は、図 4 乃至図 6 に示した液晶表示装置と類似した配置構造及び層状構造を有する。

まず、薄膜トランジスタ表示板を見ると、基板 110 上に、複数のゲート電極 124 を含む複数のゲート線 121 及び複数の維持電極 133 を含む複数の維持電極線 131 が形成されており、その上にゲート絶縁膜 140、複数の半導体 154、複数の抵抗性接触部材 161、162 が順次に形成されている。抵抗性接触部材 161、162 上には複数のソース電極 173 を含み、それぞれ一对の副データ線 171a、171b からなる複数のデータ線 171、複数のドレイン電極 175 及び維持電極線接続部 176 が形成されており、その上に無機保護膜 180a が形成されている。無機保護膜 180a 上には、カラーフィルタ層 230 が形成されており、その上には有機保護膜 180b が形成されている。保護膜 180a、180b 及び / またはゲート絶縁膜 140 には、複数の接触孔 181、182、183、184、185、186 が形成されており、カラーフィルタ層 230 には接触孔 231 が形成されており、有機保護膜 180b 上には複数の画素電極 190、190、複数の接触補助部材 81、82 及び複数の接続橋 85 が形成されている。

【0055】

対向表示板 200 は、絶縁基板 210 とその上の共通電極 270 を含む。

二つの表示板 100、200 の内側面には、配向膜 11、21 が、外側面には、偏光板 12、22 が備えられており、二つの表示板 100、200 間には、シール材 330 と液晶層 300 が、薄膜トランジスタ表示板 100 の上には、信号線 420 が形成されている基板 430 が、異方性導電フィルム 410 で付着されている。

【0056】

図 7 と図 9 のように、本実施例による液晶表示装置では、図 4 乃至図 6 に示した液晶表示装置とは異なって、対向電極基板 200 の絶縁基板 210 と対向電極 270 との間に光遮断部材 160 が形成されている。図 7 に光遮断部材 160 が示されているが、これは、理解のために、薄膜トランジスタ基板 100 に転写された形状に表したものである。光遮断部材 160 の幅は、二つの表示板 100、200 を組立てた時、データ線 171 の幅より広いことが好ましく、特に、一对の副データ線 171a、171b を全て覆うことが好ましい。

【0057】

第 1 及び第 2 実施例において、光遮断部材 160 は、無機保護膜 180a と有機保護膜 180b との間にあるか又はカラーフィルタ層 230 上に位置するが、光遮断部材 160 が有機物である場合には、その層状位置は、重要でない。例えば、無機保護膜 180a の下部或いはカラーフィルタ層 230 の下部に位置することも可能である。但し、前述したように、データ線 171a、171b の幅よりは、狭いことが好ましい。

【0058】

また、第 2 及び第 3 実施例では、有機保護膜 171b を省略し、カラーフィルタ層 230 だけをおくことも、カラーフィルタ層 230 の材料によって可能であり、このよう

な場合には、隣接するカラーフィルター層 230 が互いに重なった構造を有することが平板化特性の側面から有利である。

【0059】

そして第1、第2、第3実施例の全てにおいて、データ線 171 と同一層に形成される全ての金属パターンとゲート絶縁膜 140 との間に半導体が存在できる。これは、表示板 100 を製造する時に半導体層、抵抗性接触層、データ金属層を連続で積層し、金属層とその下の層を順次にパターニングする場合に可能となることは明らかなことと言える。

【0060】

また、画素電極 190 の形状が、長方形の代りにブーメラン形状、つまり、少なくとも一度曲がった形状を有することができ、この場合には、データ線 171 及び光遮断膜 160 も、画素電極 190 の形状に沿って曲がることのできる。

【0061】

図10乃至図12を参照して、本発明の第4実施例による液晶表示装置について説明する。

図10は、本発明の第4実施例による液晶表示装置用薄膜トランジスタ表示板の配置図であり、図11は、図10の薄膜トランジスタ表示板と対向表示板を組み立てた状態の液晶表示装置の図10のXI-XI'線による断面図であり、図12は、図10の薄膜トランジスタ表示板と対向表示板を組み立てた状態の液晶表示装置の図10のXII-XII'線による断面図である。

【0062】

本実施例による液晶表示装置は、図1乃至図3に示した液晶表示装置と類似した配置構造及び層状構造を有する。

まず、薄膜トランジスタ表示板を見ると、基板 110 上に、ゲート電極 124 を含む複数のゲート線 121 及び維持電極 133 を含む複数の維持電極線 131 が形成されており、その上にゲート絶縁膜 140、複数の半導体 154、複数の抵抗性接触部材 161、162 が順次に形成されている。抵抗性接触部材 161、162 上には、ソース電極 173 を含んでそれぞれ一对の副データ線 171a、171b からなる複数のデータ線 171 と複数のドレイン電極 175 及び維持電極線接続部 176 が形成されており、その上に無機保護膜 180a が形成されている。無機保護膜 180a 上には、有機保護膜 180b が形成されている。保護膜 180a、180b 及びゲート絶縁膜 140 には、複数の接触孔 181、182、183、184、185、186 が形成されており、有機保護膜 180b 上には複数の画素電極 190、190 と複数の接触補助部材 81、82 及び複数の接続橋 85 が形成されている。また、光遮断層 160 が形成されている。

【0063】

対向表示板 200 は、絶縁基板 210 とその上の共通電極 270 を含む。

二つの表示板 100、200 の内側面には、配向膜 11、21 が、外側面には、偏光板 12、22 が備えられており、二つの表示板 100、200 の間には、シール材 330 と液晶層 300 が、そして薄膜トランジスタ表示板 100 の上には、信号線 420 が形成されている基板 430 が、異方性導電フィルム 410 で付着されている。

【0064】

しかし、図1乃至図3に示した液晶表示装置とは異なって、本実施例による液晶表示装置の光遮断層 160 は、ゲート線 121 と同一層で光遮断層 160 が形成されている。光遮断層 160 は、主に縦方向にのびており、ゲート線 121 及び維持電極線 131 と分離されて電氣的に浮遊状態にある。

【0065】

副データ線 171a、171b 間の空間は、光遮断部材 160 によって遮られるが、アクティブ領域では、開口率の減少を防止するために、光遮断部材 160 が、副データ線 171a、171b の外側の周縁を越えないようにする。前述したように、光遮断部材 160 が電氣的に浮遊状態にあるため、副データ線 171a、171b と光遮断部材 160 間に寄生容量がほとんど形成されない。

10

20

30

40

50

【0066】

図13乃至図15を参照して、本発明の第5実施例による液晶表示装置について説明する。

図13は、本発明の第5実施例による液晶表示装置用薄膜トランジスタ表示板の配置図であり、図14は、図13の薄膜トランジスタ表示板と対向表示板を組み立てた状態の液晶表示装置の図13のXIV-XIV'線による断面図であり、図15は、図13の薄膜トランジスタ表示板と対向表示板を組み立てた状態の液晶表示装置の図13のXV-XV'線による断面図である。

【0067】

第5実施例による液晶表示装置は、第4実施例による液晶表示装置と類似した配置構造及び層状構造を有する。

まず、薄膜トランジスタ表示板を見ると、基板110上に、複数のゲート電極124を含む複数のゲート線121、ゲート線121と同一層をなす複数の光遮断部材160及び複数の維持電極133を含む複数の維持電極線131が形成されており、その上にゲート絶縁膜140、複数の半導体154、複数の抵抗性接触部材161、162が順次に形成されている。抵抗性接触部材161、162上には、複数のソース電極173を含んでそれぞれ一対の副データ線171a、171bからなる複数のデータ線171と複数のドレイン電極175及び維持電極線接続部176が形成されており、その上に無機保護膜180aが形成されている。無機保護膜上に、有機保護膜180bが形成されている。保護膜180a、180b及び/又はゲート絶縁膜140には、複数の接触孔181、182、183、184、185、186が形成されており、有機保護膜180b上には複数の画素電極190、190と複数の接触補助部材81、82及び複数の接続橋85が形成されている。

【0068】

対向表示板200は、絶縁基板210とその上の共通電極270を含む。

二つの表示板100、200の内側面には、配向膜11、21が、外側面には、偏光板12、22が備えられており、二つの表示板100、200間には、シール材330と液晶層300が、そして薄膜トランジスタ表示板100の上には、信号線420が形成されている基板430が、異方性導電フィルム410で付着されている。

【0069】

図13と図14のように、本実施例による液晶表示装置では、カラーフィルター層230が、対向表示板200でなく薄膜トランジスタ表示板100の無機保護膜180a上に形成されている。カラーフィルター層230は、RGB(赤、緑、青)の三原色などを有し、各カラーフィルター層230の周縁が、副データ線171a、171b間に位置し、副データ線171a、171bの内側境界を覆う。カラーフィルター層230は、アクティブ領域だけに位置し、接触孔185の無機保護膜180a側の周縁を露出する複数の接触孔231を有している。このようにカラーフィルター層230が、薄膜トランジスタ表示板100側にあるので、図14のように対向電極270が、ガラス基板210のすぐ上に形成されている。従って本実施例による対向表示板200は、別途の写真工程なく、簡単に形成することができる。

【0070】

以上のように、各データ線を互いに平行な一対の副データ線で形成し、各副データ線の両側に位置する画素電極が、それぞれ隣接する副データ線と重畳するようにし、その間を光遮断部材が遮るとき、データ線と画素電極との間で発生する寄生容量を最小化し、開口率を最大化することができる。これにより、寄生容量またはこれらの偏差のために表示装置の画質が低下することを防ぎ、特に寄生容量の偏差によって発生するステッチ現象を最少に抑制することができる。

【0071】

以上、本発明の好ましい実施例を参照して説明したが、当該技術分野の熟練した当業者は、特許請求の範囲に記載された本発明の思想及び領域から逸脱しない範囲内で、本発明

10

20

30

40

50

を多様に修正及び変更できることを理解できる。

【図面の簡単な説明】

【 0 0 7 2 】

【図 1】本発明の第 1 実施例による液晶表示装置用薄膜トランジスタ表示板の配置図である。

【図 2】図 1 の薄膜トランジスタ表示板及び対向表示板を組み立てた状態の液晶表示装置の図 1 のII-II'線による断面図である。

【図 3】図 1 の薄膜トランジスタ表示板及び対向表示板を組み立てた状態の液晶表示装置の図 1 のIII-III'線による断面図である。

【図 4】本発明の第 2 実施例による液晶表示装置用薄膜トランジスタ表示板の配置図である。

10

【図 5】図 4 の薄膜トランジスタ表示板及び対向表示板を組み立てた状態の液晶表示装置の図 4 のV-V'線による断面図である。

【図 6】図 4 の薄膜トランジスタ表示板及び対向基板を組み立てた状態の液晶表示装置のVI-VI'線による断面図である。

【図 7】本発明の第 3 実施例による液晶表示装置用薄膜トランジスタ表示板の配置図である。

【図 8】図 7 の薄膜トランジスタ表示板と対向表示板を組み立てた状態の液晶表示装置の図 7 のVIII-VIII'線による断面図である。

【図 9】図 7 の薄膜トランジスタ表示板と対向表示板を組み立てた状態の液晶表示装置の図 7 のIX-IX'線による断面図である。

20

【図 10】本発明の第 4 実施例による液晶表示装置用薄膜トランジスタ表示板の配置図である。

【図 11】図 10 に示した薄膜トランジスタ表示板と対向表示板を組み立てた状態の液晶表示装置の図 10 のXI-XI'線による断面図である。

【図 12】図 10 に示した薄膜トランジスタ表示板と対向表示板を組み立てた状態の液晶表示装置の図 10 のXII-XII'線による断面図である。

【図 13】本発明の第 5 実施例による液晶表示装置用薄膜トランジスタ表示板の配置図である。

【図 14】図 13 の薄膜トランジスタ表示板と対向表示板を組み立てた状態の液晶表示装置の図 13 のXIV-XIV'線による断面図である。

30

【図 15】図 13 の薄膜トランジスタ表示板と対向基板を組み立てた状態の液晶表示装置のXV-XV'線による断面図である。

【符号の説明】

【 0 0 7 3 】

1 0 0 薄膜トランジスタ表示板

1 1 0 絶縁基板

1 2 1 ゲート線

1 2 4 ゲート電極

1 2 9 ゲートパッド

40

1 3 1 維持電極線

1 3 5 維持電極

1 4 0 ゲート絶縁膜

1 6 0 光遮断部材

1 6 1、1 6 2 島状抵抗性接触部材

1 7 1 データ線

1 7 1 a、1 7 1 b 副データ線

1 7 3 ソース電極

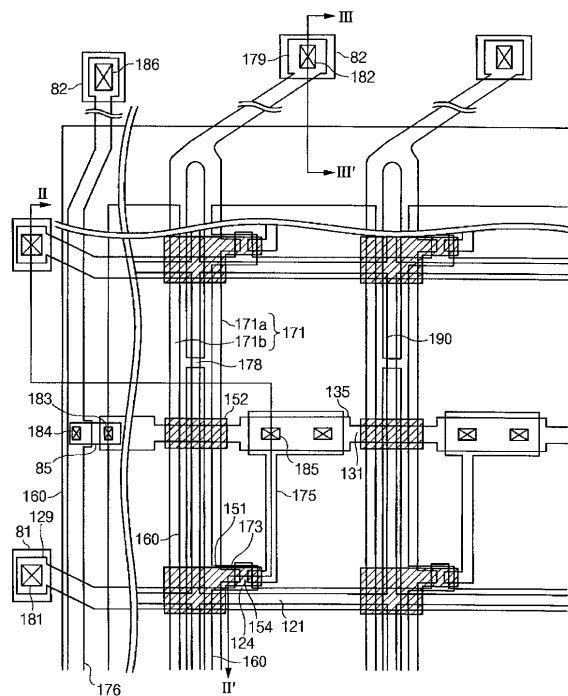
1 7 5 ドレイン電極

1 7 6 維持電極線接続部

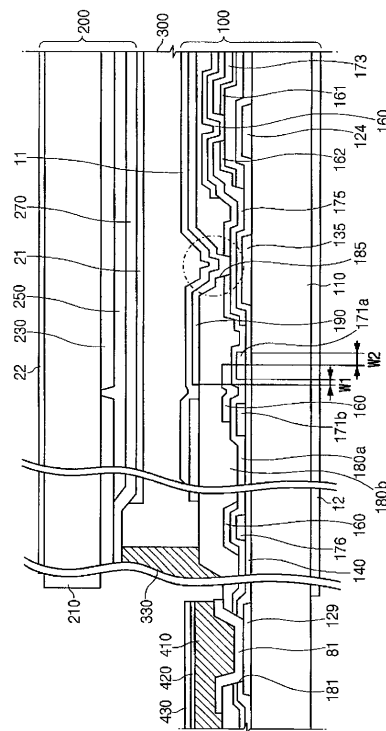
50

- 179 接触部
- 180 a、180 b 保護膜
- 185、181、182、183、184、186 接触孔
- 190 画素電極
- 200 対向表示板
- 210 透明絶縁基板
- 230 カラーフィルタ層
- 250 透明絶縁膜
- 270 対向電極
- 300 液晶層
- 330 シール材
- 410 異方性導電フィルム

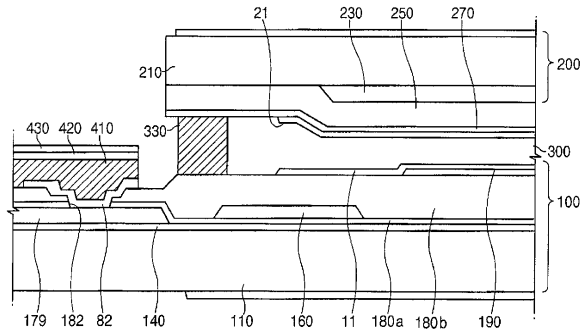
【図1】



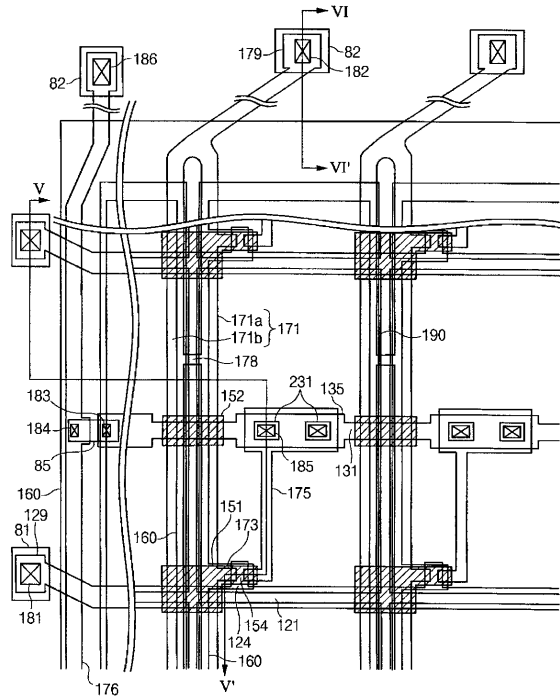
【図2】



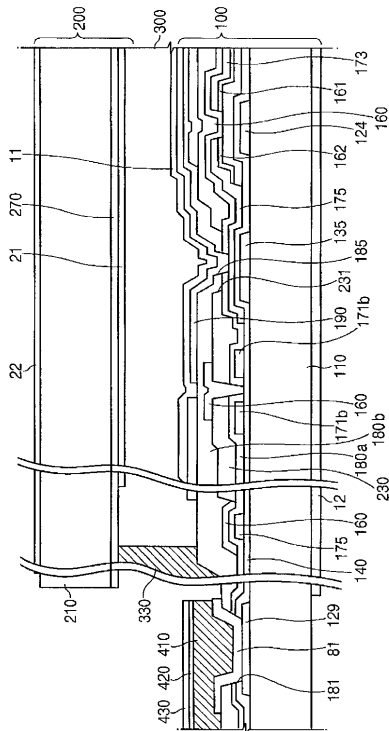
【 図 3 】



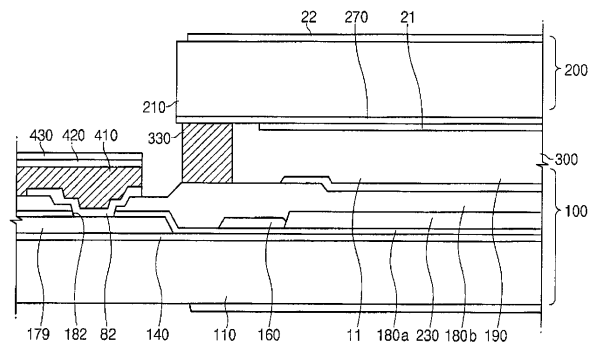
【 図 4 】



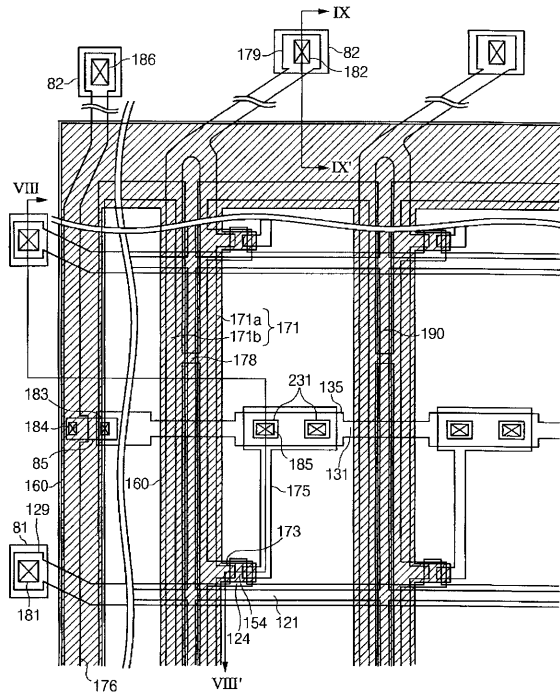
【 図 5 】



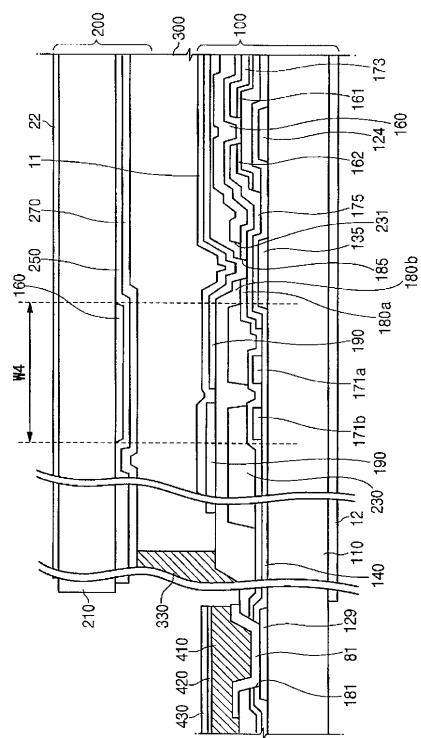
【 図 6 】



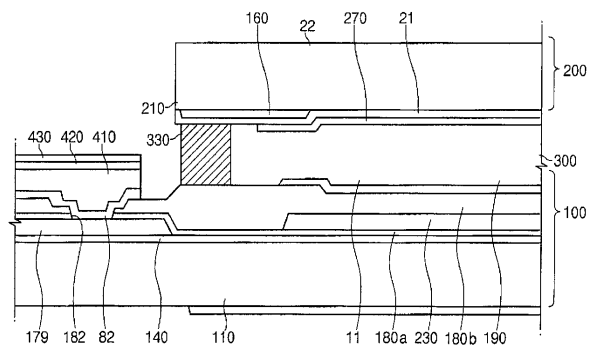
【 図 7 】



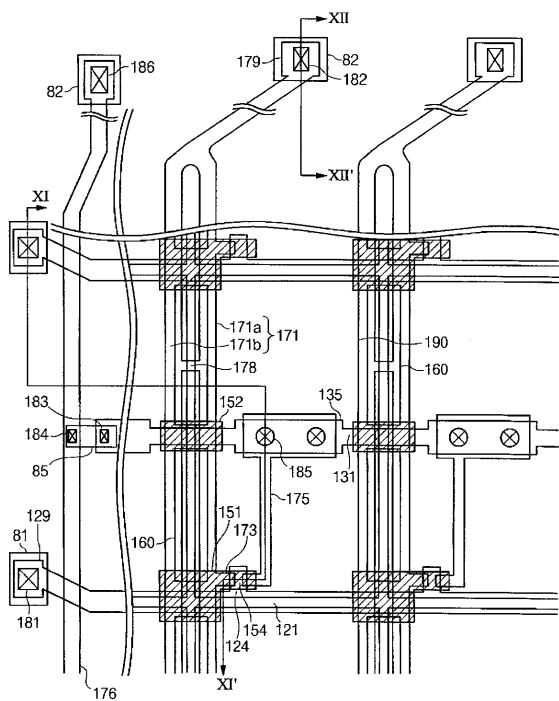
【 図 8 】



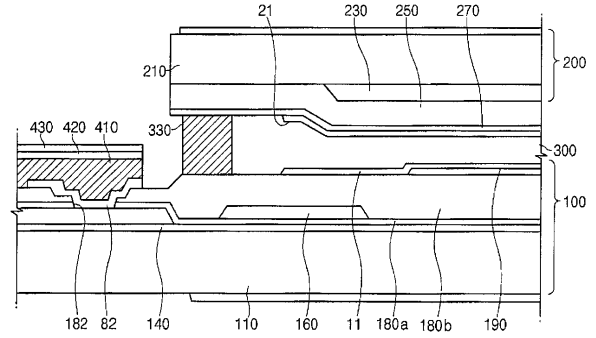
【 図 9 】



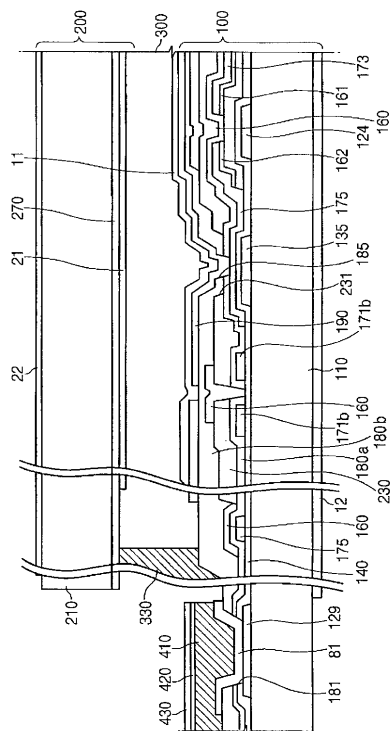
【 図 1 0 】



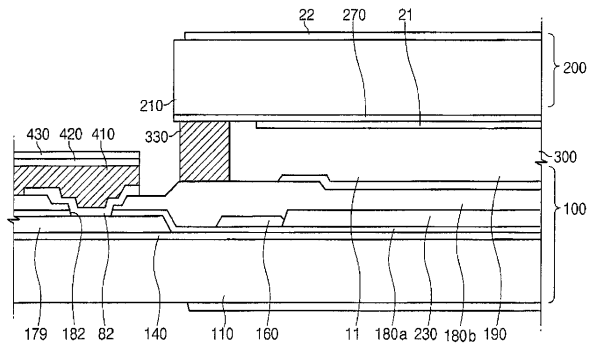
【圖 12】



【 図 1 4 】



【図 15】



フロントページの続き

(51) Int.Cl. F I
H 0 1 L 23/532 (2006.01) H 0 1 L 29/58 G
H 0 1 L 29/417 (2006.01) H 0 1 L 29/78 6 1 2 C
H 0 1 L 29/423 (2006.01)
H 0 1 L 29/49 (2006.01)
H 0 1 L 29/786 (2006.01)

合議体

審判長 吉野 公夫

審判官 岡 崎 輝雄

審判官 松川 直樹

(56) 参考文献 特開平 0 8 - 1 2 2 8 2 3 (J P , A)
特開平 0 7 - 1 2 8 6 8 5 (J P , A)
特開平 0 4 - 2 5 3 0 2 8 (J P , A)
特開平 0 5 - 1 1 9 3 4 5 (J P , A)
特開平 0 8 - 1 7 9 3 5 5 (J P , A)

(58) 調査した分野 (Int.Cl. , D B 名)

G02F 1/1343

专利名称(译)	薄膜晶体管阵列面板和包括其的液晶显示装置		
公开(公告)号	JP5100968B2	公开(公告)日	2012-12-19
申请号	JP2005030910	申请日	2005-02-07
[标]申请(专利权)人(译)	三星电子株式会社		
申请(专利权)人(译)	三星电子有限公司		
当前申请(专利权)人(译)	三星电子有限公司		
[标]发明人	金東奎 金相洙		
发明人	金 東 奎 金 相 洙		
IPC分类号	G02F1/1368 G02F1/1333 H01L21/28 H01L21/3205 H01L21/768 H01L23/532 H01L29/417 H01L29/423 H01L29/49 H01L29/786 G02F1/133 G02F1/136 G02F1/1362 G02F1/139 H01L23/52		
CPC分类号	G02F1/136286 G02F1/136209 G02F1/1393 G02F2001/136222 G02F2201/40		
FI分类号	G02F1/1368 G02F1/1333.505 H01L21/28.301.R H01L21/88.M H01L29/50.M H01L29/58.G H01L29/78.612.C		
F-TERM分类号	2H090/HA01 2H090/HB01X 2H090/HB02X 2H090/HB07X 2H090/LA01 2H090/LA15 2H090/MA01 2H092/GA11 2H092/HA04 2H092/JA24 2H092/JA34 2H092/JA37 2H092/JA41 2H092/JB11 2H092/JB23 2H092/JB32 2H092/JB51 2H092/KB26 2H092/MA16 2H092/MA17 2H092/NA25 2H092/PA01 2H092/PA02 2H092/PA08 2H190/HA00 2H190/HB01 2H190/HB02 2H190/HB07 2H190/LA01 2H190/LA15 2H190/LA22 2H192/AA24 2H192/BA25 2H192/BC31 2H192/CB05 2H192/CB46 2H192/CC56 2H192/DA12 2H192/DA43 2H192/DA52 2H192/DA74 2H192/EA07 2H192/EA32 2H192/EA42 2H192/FA32 2H192/FA65 2H192/HA44 2H192/JA06 2H192/JA13 4M104/AA01 4M104/AA08 4M104/AA09 4M104/BB02 4M104/BB04 4M104/BB08 4M104/BB13 4M104/BB14 4M104/BB16 4M104/BB17 4M104/CC01 4M104/CC05 4M104/FF08 4M104/FF13 4M104/GG09 4M104/GG20 5F033/GG04 5F033/HH08 5F033/HH09 5F033/HH11 5F033/HH14 5F033/HH17 5F033/HH18 5F033/HH20 5F033/HH21 5F033/JJ08 5F033/JJ17 5F033/JJ20 5F033/KK04 5F033/MM05 5F033/MM08 5F033/MM19 5F033/VV06 5F033/VV15 5F110/AA02 5F110/AA30 5F110/BB01 5F110/CC07 5F110/DD02 5F110/EE02 5F110/EE03 5F110/EE04 5F110/EE06 5F110/EE14 5F110/EE23 5F110/FF03 5F110/GG02 5F110/GG15 5F110/HK03 5F110/HK04 5F110/HK05 5F110/HK09 5F110/HK16 5F110/HK22 5F110/HM19 5F110/NN03 5F110/NN04 5F110/NN24 5F110/NN27 5F110/NN35 5F110/NN72 5F110/NN73 5F110/QQ01		
助理审查员(译)	松川直树		
优先权	1020040007901 2004-02-06 KR 1020040007902 2004-02-06 KR		
其他公开文献	JP2005222067A		
外部链接	Espacenet		

摘要(译)

要解决的问题：提供在像素电极和数据线之间产生的寄生电容均匀的薄膜晶体管显示板，以及液晶显示装置。解决方案：液晶显示装置具有栅极线，栅极线具有栅极电极，维持电极叠置在像素电极上以形成保持电容，栅极绝缘膜形成在栅极线上，半导体层形成在栅极绝缘膜上，数据线形成在半导体层上与栅极线正交，漏电极面对栅电极上的源电极，保护膜由有机绝缘材料构成，以覆盖半

[illegible]