

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第4815584号

(P4815584)

(45) 発行日 平成23年11月16日(2011.11.16)

(24) 登録日 平成23年9月9日(2011.9.9)

(51) Int.Cl.

F I

GO2F 1/1368 (2006.01)

GO2F 1/1368

GO2F 1/1337 (2006.01)

GO2F 1/1337 505

GO2F 1/1343 (2006.01)

GO2F 1/1343

GO2F 1/1335 (2006.01)

GO2F 1/1335 505

請求項の数 15 (全 16 頁)

(21) 出願番号 特願2005-163311 (P2005-163311)
 (22) 出願日 平成17年6月2日(2005.6.2)
 (65) 公開番号 特開2005-346082 (P2005-346082A)
 (43) 公開日 平成17年12月15日(2005.12.15)
 審査請求日 平成20年5月19日(2008.5.19)
 (31) 優先権主張番号 10-2004-0040383
 (32) 優先日 平成16年6月3日(2004.6.3)
 (33) 優先権主張国 韓国(KR)

(73) 特許権者 390019839
 三星電子株式会社
 Samsung Electronics
 Co., Ltd.
 大韓民国京畿道水原市靈通区梅灘洞416
 416, Maetan-dong, Yeongtong-gu, Suwon-si,
 Gyeonggi-do, Republic of Korea

(74) 代理人 110000051

特許業務法人共生国際特許事務所

(72) 発明者 鄭 美 恵

大韓民国 京畿道 華城市 台安邑 反月
 里 現代タウンアパート 105棟 11
 01号

最終頁に続く

(54) 【発明の名称】 液晶表示装置及びそれに使用される薄膜トランジスタ表示板

(57) 【特許請求の範囲】

【請求項1】

絶縁基板と、
 前記絶縁基板上に形成される第1信号線と、
 前記第1信号線と絶縁されて交差している第2信号線と、
 前記第1信号線と前記第2信号線が交差して定義される各画素領域ごとに形成される第1画素電極と、
 前記第1信号線、第2信号線、及び第1画素電極に3端子が各々連結される薄膜トランジスタと、
 前記画素領域ごとに形成されて、前記第1画素電極に容量性結合されている少なくとも一つ以上の第2画素電極と、
 前記第1画素電極と連結される結合電極と、
 前記第2画素電極と連結されていて、前記結合電極と重なって結合容量を形成する結合補助電極とを有し、
 前記第1画素電極と前記結合電極とが別層に形成され、両者がコンタクトホールで連結され、且つ、前記第2画素電極と前記結合補助電極とが別層に形成され、両者がコンタクトホールで連結され、
 前記第1画素電極と前記第2画素電極のうちの少なくとも一つはドメイン分割手段を有することを特徴とする薄膜トランジスタ表示板。

【請求項2】

10

20

前記第 1 または第 2 画素電極と重なって維持容量を形成する維持電極を有する維持電極線をさらに有することを特徴とする請求項 1 に記載の薄膜トランジスタ表示板。

【請求項 3】

前記第 1 信号線と前記第 2 信号線との間に形成されるゲート絶縁膜をさらに有し、前記結合電極と前記結合補助電極とは前記ゲート絶縁膜を間に置いて互いに重なることを特徴とする請求項 1 に記載の薄膜トランジスタ表示板。

【請求項 4】

前記第 1 及び第 2 信号線と前記第 1 及び第 2 画素電極との間に形成される保護膜をさらに有することを特徴とする請求項 1 に記載の薄膜トランジスタ表示板。

【請求項 5】

前記保護膜は、無機絶縁物質からなる第 1 絶縁膜と有機絶縁物質からなる第 2 絶縁膜とを有することを特徴とする請求項 4 に記載の薄膜トランジスタ表示板。

【請求項 6】

前記第 1 信号線と前記結合補助電極、前記第 2 信号線と前記結合電極、前記第 1 画素電極と前記第 2 画素電極、は各々、同一層に形成されていることを特徴とする請求項 1 に記載の薄膜トランジスタ表示板。

【請求項 7】

前記結合電極は、前記薄膜トランジスタの 3 端子のうちのドレイン電極から伸びていることを特徴とする請求項 1 に記載の薄膜トランジスタ表示板。

【請求項 8】

前記第 1 及び第 2 画素電極が前記画素領域の上下二等分線に対して実質的に鏡像対称をなしていることを特徴とする請求項 1 に記載の薄膜トランジスタ表示板。

【請求項 9】

前記第 1 画素電極と第 2 画素電極の互いに隣接した境界線のうちの長い方の辺は前記第 1 信号線と 45° の角度をなすことを特徴とする請求項 8 に記載の薄膜トランジスタ表示板。

【請求項 10】

第 1 絶縁基板と、
前記第 1 絶縁基板上に形成されてゲート電極を含むゲート線と、
前記第 1 絶縁基板に形成されて、前記ゲート線と分離している結合補助電極と、
前記ゲート線の上に形成されるゲート絶縁膜と、
前記ゲート絶縁膜上に形成される非晶質シリコン層と、
前記ゲート絶縁膜上に形成されて、少なくとも一部が前記非晶質シリコン層上に形成されるソース電極を含むデータ線と、

少なくとも一部が前記非晶質シリコン層上に形成されて、前記ソース電極と対向するドレイン電極と、

前記ゲート絶縁膜上に形成されて、前記結合補助電極と重なる結合電極と、
前記データ線、ドレイン電極、及び前記結合電極上に形成される保護膜と、
前記保護膜上に形成されて、前記ドレイン電極及び結合電極と連結される第 1 画素電極と、

前記第 1 画素電極と絶縁されて、前記結合補助電極と連結される少なくとも一つ以上の第 2 画素電極と、

前記第 1 絶縁基板と対向している第 2 絶縁基板と、

前記第 2 絶縁基板上に形成される共通電極と、を有し、

前記第 1 画素電極と前記結合電極とが別層に形成され、両者がコンタクトホールで連結され、且つ、前記第 2 画素電極と前記結合補助電極とが別層に形成され、両者がコンタクトホールで連結され、

前記第 1 絶縁基板及び第 2 絶縁基板のうちの少なくとも一つに形成される第 1 ドメイン分割手段と、前記第 1 絶縁基板及び第 2 絶縁基板のうちの少なくとも一つに形成されて、前記第 1 ドメイン分割手段と共に画素領域を複数の小ドメインに分割する第 2 ドメイン分

10

20

30

40

50

割手段とを有することを特徴とする液晶表示装置。

【請求項 1 1】

前記ドレイン電極と重なって維持容量を形成する維持電極を有する維持電極線をさらに有することを特徴とする請求項 1 0 に記載の液晶表示装置。

【請求項 1 2】

前記結合電極は、前記ドレイン電極と連結されていることを特徴とする請求項 1 0 に記載の液晶表示装置。

【請求項 1 3】

前記保護膜は、無機絶縁物質からなる第 1 絶縁膜と有機絶縁物質からなる第 2 絶縁膜とを有することを特徴とする請求項 1 0 に記載の液晶表示装置。

10

【請求項 1 4】

前記ゲート線と前記結合補助電極、前記データ線と前記結合電極、前記第 1 画素電極と前記第 2 画素電極、は各々、同一層に形成されていることを特徴とする請求項 1 0 に記載の液晶表示装置。

【請求項 1 5】

前記第 1 ドメイン分割手段は、前記第 1 画素電極と第 2 画素電極のうちの少なくとも一つが有する切開部であり、前記第 2 ドメイン分割手段は、前記共通電極が有する切開部であることを特徴とする請求項 1 0 に記載の液晶表示装置。

【発明の詳細な説明】

20

【技術分野】

【0001】

本発明は液晶表示装置及びそれに使用される表示板に関し、特に側面視認性を向上させて視野角を拡張することができる液晶表示装置及びそれに使用される薄膜トランジスタ表示板に関する。

【背景技術】

【0002】

液晶表示装置は一般に共通電極と色フィルタなどが形成されている上部表示板と薄膜トランジスタと画素電極などが形成されている下部表示板との間に液晶物質を注入して画素電極と共通電極に互いに異なる電圧を印加することによって電界を形成して液晶分子の配列を変更させ、これによって光の透過率を調節することによって画像を表現する装置である。

30

【0003】

しかし、液晶表示装置は視野角が狭いのが大きな短所である。このような短所を克服しようと視野角を広くするための多様な方案が開発されているが、その中でも液晶分子を上下表示板に対して垂直に配向して画素電極とその対向電極である共通電極に一定の切開パターンを形成したり突起を形成する方法が主に使用されている。

切開パターンを形成する方法としては画素電極と共通電極に各々切開パターンを形成して、これら切開パターンによって形成されるフリンジフィールドを利用して液晶分子のチルト (tilt) 方向を調節することによって視野角を広くする方法がある。

40

【0004】

突起を形成する方法は上下表示板に形成されている画素電極と共通電極上に各々突起を形成して置くことによって突起によって歪曲される電場を利用して液晶分子のチルト (tilt) 方向を調節する方式である。

他の方法としては、下部表示板上に形成されている画素電極には切開パターンを形成し、上部表示板に形成されている共通電極上には突起を形成して切開パターンと突起によって形成されるフリンジフィールドを利用して液晶のチルト (tilt) 方向を調節することによりドメインを形成することがある (例えば、特許文献 1 参照)。

【0005】

このような多重ドメイン液晶表示装置は 1 : 1 0 のコントラスト比を基準するコントラ

50

スト比基準視野角や階調間輝度反転の限界角度と定義される階調反転基準視野角は全方向 80° 以上で非常に優れている。しかし、正面のガンマ曲線と側面のガンマ曲線が一致しない側面ガンマ曲線歪曲現象が発生して TN (twisted nematic) モード液晶表示装置に比べても左右側面で劣等な視認性を示す。

【0006】

例えば、ドメイン分割手段で切開部を形成する PVA (patterned vertically aligned) モードの場合には側面に向かうほど全体的に画面が明るく表示され、色は白い側にシフトする傾向があり、激しい場合には明るい階調の間の間隔差がなくなって絵が崩れて表示される場合も発生するという問題点があった。しかし、近年、液晶表示装置がマルチメディア用として使用され絵や動画像を見ることが増加してきており、視認性の向上が益々重要視されている。

10

【0007】

【特許文献1】特開2001-324718号公報

【発明の開示】

【発明が解決しようとする課題】

【0008】

そこで、本発明は上記従来の液晶表示装置及びそれに使用される表示板における問題点に鑑みてなされたものであって、本発明の目的は、視認性に優れた液晶表示装置及びそれに使用される薄膜トランジスタ表示板を提供することにある。

【課題を解決するための手段】

20

【0009】

このような課題を解決するために、本発明では画素電極を少なくとも二つ以上のサブ画素電極に分けて、サブ画素電極に互いに異なる電位が印加されるようにする。

従って、上記目的を達成するためになされた本発明による薄膜トランジスタ表示板は、絶縁基板と、前記絶縁基板上に形成される第1信号線と、前記第1信号線と絶縁されて交差している第2信号線と、前記第1信号線と前記第2信号線が交差して定義される各画素領域ごとに形成される第1画素電極と、前記第1信号線、第2信号線、及び第1画素電極に3端子が各々連結される薄膜トランジスタと、前記画素領域ごとに形成されて、前記第1画素電極に容量性結合されている少なくとも一つ以上の第2画素電極と、前記第1画素電極と連結される結合電極と、前記第2画素電極と連結されていて、前記結合電極と重なって結合容量を形成する結合補助電極とを有し、前記第1画素電極と前記結合電極とが別層に形成され、両者がコンタクトホールで連結され、且つ、前記第2画素電極と前記結合補助電極とが別層に形成され、両者がコンタクトホールで連結され、前記第1画素電極と前記第2画素電極のうちの少なくとも一つはドメイン分割手段を有することを特徴とする。

30

【0010】

好ましくは、

前記第1または第2画素電極と重なって維持容量を形成する維持電極を有する維持電極線をさらに有することを特徴とする。

前記第1信号線と前記第2信号線との間に形成されるゲート絶縁膜をさらに有し、前記結合電極と前記結合補助電極とは前記ゲート絶縁膜を間に置いて互いに重なることを特徴とする。

40

前記第1及び第2信号線と前記第1及び第2画素電極との間に形成される保護膜をさらに有することを特徴とする。

前記保護膜は、無機絶縁物質からなる第1絶縁膜と有機絶縁物質からなる第2絶縁膜とを有することを特徴とする。

前記第1信号線と前記結合補助電極、前記第2信号線と前記結合電極、前記第1画素電極と前記第2画素電極、は各々、同一層に形成されていることを特徴とする。

前記結合電極は、前記薄膜トランジスタの3端子のうちのドレイン電極から伸びていることを特徴とする。

50

前記第 1 及び第 2 画素電極が前記画素領域の上下二等分線に対して実質的に鏡像対称をなしていることを特徴とする。

前記第 1 画素電極と第 2 画素電極の互いに隣接した境界線のうちの長い方の辺は前記第 1 信号線と 45° の角度をなすことを特徴とする。

【0011】

上記目的を達成するためになされた本発明による液晶表示装置は、第 1 絶縁基板と、前記第 1 絶縁基板上に形成されてゲート電極を含むゲート線と、前記第 1 絶縁基板に形成されて、前記ゲート線と分離している結合補助電極と、前記ゲート線上に形成されるゲート絶縁膜と、前記ゲート絶縁膜上に形成される非晶質シリコン層と、前記ゲート絶縁膜上に形成されて、少なくとも一部が前記非晶質シリコン層上に形成されるソース電極を含むデータ線と、少なくとも一部が前記非晶質シリコン層上に形成されて、前記ソース電極と対向するドレイン電極と、前記ゲート絶縁膜上に形成されて、前記結合補助電極と重なる結合電極と、前記データ線、ドレイン電極、及び前記結合電極上に形成される保護膜と、前記保護膜上に形成されて、前記ドレイン電極及び結合電極と連結される第 1 画素電極と、前記第 1 画素電極と絶縁されて、前記結合補助電極と連結される少なくとも一つ以上の第 2 画素電極と、前記第 1 絶縁基板と対向している第 2 絶縁基板と、前記第 2 絶縁基板上に形成される共通電極とを有し、前記第 1 画素電極と前記結合電極とが別層に形成され、両者がコンタクトホールで連結され、且つ、前記第 2 画素電極と前記結合補助電極とが別層に形成され、両者がコンタクトホールで連結され、前記第 1 絶縁基板及び第 2 絶縁基板のうちの少なくとも一つに形成される第 1 ドメイン分割手段と、前記第 1 絶縁基板及び第 2 絶縁基板のうちの少なくとも一つに形成されて、前記第 1 ドメイン分割手段と共に画素領域を複数の小ドメインに分割する第 2 ドメイン分割手段とを有することを特徴とする。

【0012】

好ましくは、

前記ドレイン電極と重なって維持容量を形成する維持電極を有する維持電極線をさらに有することを特徴とする。

前記結合電極は、前記ドレイン電極と連結されていることを特徴とする。

前記保護膜は、無機絶縁物質からなる第 1 絶縁膜と有機絶縁物質からなる第 2 絶縁膜とを有することを特徴とする。

前記ゲート線と前記結合補助電極、前記データ線と前記結合電極、前記第 1 画素電極と前記第 2 画素電極、は各々、同一層に形成されていることを特徴とする。

前記第 1 ドメイン分割手段は、前記第 1 画素電極と第 2 画素電極のうちの少なくとも一つが有する切開部であり、前記第 2 ドメイン分割手段は、前記共通電極が有する切開部であることを特徴とする。

【発明の効果】

【0013】

本発明の液晶表示装置及びそれに使用される薄膜トランジスタ表示板によれば、液晶表示装置の側面視認性を向上させて視野角を拡張することができるという効果がある。また、結合容量を形成する時にゲート絶縁膜のみを間に置いて結合電極と結合補助電極を重ねて、狭い重畳面積で結合容量を十分に確保することにより画素の開口率を確保することができるという効果がある。

【発明を実施するための最良の形態】

【0014】

次に、本発明に係る液晶表示装置及びそれに使用される薄膜トランジスタ表示板を実施するための最良の形態の具体例を図面を参照しながら説明する。

尚、図面における多様な層及び領域を明確に表現するために厚さを拡大して示した。明細書全体にわたって類似な部分については同一図面符号を付けた。層、膜、領域、板などの部分が他の部分の“上”にあるとする時、これは他の部分の“すぐ上”にある場合だけでなく、その中間に他の部分がある場合も含む。逆に、ある部分が他の部分の“すぐ上”

にあるとする時には中間に他の部分がないことを意味する。

次に、図面を参照して本発明の実施例による液晶表示装置及びこれに使用される薄膜トランジスタ表示板の構造について説明する。

【実施例 1】

【0015】

図 1 は、本発明の第 1 の実施例による液晶表示装置用薄膜トランジスタ基板の配置図であり、図 2 は本発明の第 1 の実施例による液晶表示装置用色フィルター基板の配置図であり、図 3 は本発明の第 1 の実施例による液晶表示装置の配置図であり、図 4 は図 3 の液晶表示装置を I V - I V ' 線に沿って切断した断面図である。

図 1 乃至 4 を参照すると、液晶表示装置は下側の薄膜トランジスタ表示板 100 と、これと対向している上側の対向表示板 200 及びこれらの間に形成されており、二つの表示板 100、200 に対してほとんど垂直配向されている液晶分子 310 を含む液晶層 3 を含んで成る。この時、各々の表示板 100、200 の内側には配向膜 11、21 が形成されており、配向膜 11、21 は液晶層 3 の液晶分子 310 を表示板 100、200 に対して垂直配向されるようにする垂直配向モードであるのが好ましいが、そうでないこともある。また、上部表示板 200 と下部表示板 100 の外側面には各々上部及び下部偏光板 12、22 が付着されている。

【0016】

まず、下部の薄膜表示板は次のような構成を有する。

ガラスなどの透明な絶縁物質からなる絶縁基板 110 上に ITO や IZO などの透明な導電物質からなっており、切開部 191、193 によって分離されている第 1 及び第 2 画素電極 190a、190b が形成されている。このうち第 1 画素電極 190a は薄膜トランジスタに連結されて画像信号電圧の印加を受けて、第 2 画素電極 190b は第 1 画素電極 190a と連結されている結合電極 176 と重なって第 1 画素電極 190a と電磁氣的に結合（容量性結合）されている。この時、薄膜トランジスタは走査信号を伝達するゲート線 121 と画像信号を伝達するデータ線 171 に各々連結されて、走査信号に応じて第 1 画素電極 190a に印加される画像信号をオン/オフする。第 2 画素電極 190b は切開部 192 を有する。ここで、第 1 及び第 2 画素電極 190a、190b は反射型液晶表示装置である場合、透明な物質からならないこともあり、この場合には下部偏光板 12 も必要でなくなる。

【0017】

次に、上部対向表示板の構成は次の通りである。

上部の対向表示板もやはりガラスなどの透明な絶縁物質からなる絶縁基板 210 の下面に光漏れを防止するための黒色層 220 と赤、緑、青の色フィルター 230 及び ITO または IZO などの透明な導電物質からなっている共通電極 270 が形成されている。ここで、共通電極 270 には切開部 271、272、273 が形成されている（図 2 参照）。黒色層 220 は画素領域の周囲部分だけでなく、共通電極 270 の切開部 271、272、273 と重なる部分にも形成できる。これは切開部 271、272、273 によって発生する光漏れを防止するためである。

【0018】

次に、薄膜トランジスタ表示板 100 についてより詳細に説明する。

図 1 を参照すると、薄膜トランジスタ表示板 100 には下部絶縁基板 110 上にゲート信号を伝達する複数のゲート線 121 が形成されている。ゲート線 121 は主に図 1 上で横方向に伸びており、各ゲート線 121 の一部は複数のゲート電極 124 を構成する。ゲート線 121 にはゲート電極 124 は突起の形態で形成されており、本実施例のようにゲート線 121 は外部からのゲート信号をゲート線 121 に伝達するための接触部を有することができ、この時、ゲート線 121 の端部 129 は他の部分より広い幅を有するが、そうでない場合にゲート線 121 の端部は基板 110 上部に直接形成されているゲート駆動回路の出力端に直接連結される。

ゲート線 121 と同一層には維持電極線 131 が横方向に伸びて形成されており、各々

の維持電極線 131 は他の部分より広い幅を有する維持電極 133 を含む。

また、ゲート線 121 と同一層には維持電極線 131 及びゲート線 121 と分離されている結合補助電極 136 が形成されている (図 4 参照)。

【0019】

ゲート線 121、維持電極線 131 及び結合補助電極 136 は Al、Al 合金、Ag、Ag 合金、Cr、Ti、Ta、Mo などの金属などで作られる。本実施例のゲート線 121 及び維持電極線 131 は単一層からなるが、物理化学的特性に優れた Cr、Mo、Ti、Ta などの金属層と比抵抗の小さい Al 系または Ag 系の金属層を含む二重層からなることもできる。その他にも多様な金属または導電体でゲート線 121、維持電極線 131 及び結合補助電極 136 を作ることができる。

10

ゲート線 121、維持電極線 131 及び結合補助電極 136 の側面は傾いており、水平面に対する傾斜角は 30° ~ 80° であるのが好ましい。

ゲート線 121、維持電極線 131 及び結合補助電極 136 の上には窒化シリコンなどからなるゲート絶縁膜 140 が形成されている (図 4 参照)。

【0020】

ゲート絶縁膜 140 上には複数のデータ線 171 をはじめとして複数のドレイン電極 175 が形成されている。各データ線 171 は主に図 1 上で縦方向に伸びていて、各ドレイン電極 175 に向かって複数の分枝を出してデータ線 171 から拡張されたソース電極 173 を有する。データ線 171 の一端部に位置した接触部 (端部) 179 は外部からの画像信号をデータ線 171 に伝達する。

20

また、データ線 171 と同一層にはドレイン電極 175 と連結されており、結合補助電極 136 と重なってゲート絶縁膜 140 のみを間に置いて結合キャパシタ Ccp を構成する結合電極 176 が形成されている。この時、結合補助電極 136 と結合電極 176 はゲート絶縁膜 140 のみを間に置いて重なって狭い重畳面積でも結合容量が十分に確保できるので画素の開口率が減少することを防止することができ、結合補助電極 136 は結合電極 176 で覆われない一部を有する。

【0021】

データ線 171、ドレイン電極 175 及び結合電極 176 もゲート線 121 と同様にクロムとアルミニウムなどの物質で作られ、単一層または多重層からなることができる。

データ線 171、ドレイン電極 175 の下にはデータ線 171 に沿って主に縦に長く伸びた複数の線状半導体 151 が形成されている。非晶質シリコンなどからなる各線状半導体 151 は各ゲート電極 124、ソース電極 173 及びドレイン電極 175 に向かって拡張されてチャンネル部 154 を有する。

30

線状半導体 151 とデータ線 171 及びドレイン電極 175 との間には両者の接触抵抗を各々減少させるための複数の線状抵抗性接触部材 161 と、島形の抵抗性接触部材 165 が形成されている。線状抵抗性接触部材 161 はシリサイドや n 型不純物が高濃度でドーピングされた非晶質シリコンなどで作られ、分枝に伸びた抵抗性接触部材 163 を有し、島形の抵抗性接触部材 165 はゲート電極 124 を中心に抵抗性接触部材 163 と対向する。

【0022】

40

データ線 171 及びドレイン電極 175 上には平坦化特性が優れていて感光性を有する有機物質、プラズマ化学気相蒸着 (PECVD) で形成される a-Si: C: O、a-Si: O: F などの低誘電率絶縁物質または窒化シリコンなどからなる保護膜 180 が形成されている。この時、保護膜 180 は窒化シリコンまたは酸化シリコンからなる第 1 絶縁膜 801 と有機絶縁物質からなる第 2 絶縁膜 802 を含む。薄膜トランジスタ表示板 100 の上部に赤、緑、青の色フィルター 230 を形成するような他の実施例においては第 2 絶縁膜 802 は赤、緑、青の色フィルター 230 で代替することができる。

保護膜 180 にはドレイン電極 175 の少なくとも一部とデータ線 171 の端部 179 を各々露出させる複数の接触孔 185 及び接触孔 182 が備えられており、ゲート線 121 の端部 129 の一部を露出する複数の接触孔 181 がゲート絶縁膜 140 と保護膜 18

50

0を貫通している。

また、保護膜180には結合電極176で覆われない結合補助電極136を露出する接触孔186が備えられている。

【0023】

保護膜180上には複数の画素電極をはじめとして複数の接触補助部材81、82が形成されている。画素電極及び接触補助部材81、82はITOやIZOなどのような透明導電体やアルミニウムのような光反射特性に優れた不透明導電体などで作られる。

複数の画素電極は切開部191、193によって分離された第1画素電極190aと第2画素電極190bを含むが、第1画素電極190aは接触孔185を通じてドレイン電極175及び結合電極176と連結されており、第2画素電極190bは接触孔186を通じて結合電極176と重なっている結合補助電極136と連結されている。したがって、結合補助電極136に連結された第2画素電極190bと結合電極176の間には結合容量Ccp(図5参照)が形成され、これによって第2画素電極190bは第1画素電極190aと電磁氣的に結合(容量性結合)されている。

【0024】

第1画素電極190aと第2画素電極190bを分ける境界はゲート線121に対して45°の角度をなす部分191、193と、ゲート線121に対して直角をなす部分に区分され、このうち45°の角度をなす二つの部分191、193が直角をなす部分に比べて長さが長い。また、45°の角度をなす二つの部分191、193は互いに直角をなしている。

第2画素電極190bは切開部192を有し、切開部192は第2画素電極190bの右側辺から左側辺に向かって貫通した形態であり、入口は広く拡張されている。

第1画素電極190aと第2画素電極190bは各々ゲート線121とデータ線171が交差して定義する画素領域を上下に二等分する線(ゲート線と平行な線)に対して実質的に鏡像対称をなしている。

接触補助部材81、82は各々接触孔181、182を通じてゲート線の端部129とデータ線の端部179に連結されている。

【0025】

一方、上部の絶縁基板210には光が洩れることを防止するための黒色層220が形成されている。黒色層220上に赤、緑、青の色フィルター230が形成されている。色フィルター230の上には複数対の切開部271、272、273を有する共通電極270が形成されている。共通電極270はITOまたはIZOなどの透明な導電体で形成する(図2、4参照)。

共通電極270の一对の切開部271、272、273は二つの画素電極190a、190bの境界のうちのゲート線121に対して45°をなす部分191、193を介在しており、これと平行な斜線部と画素電極190の辺と重なっている端部とを含んで成る。この時、端部は縦方向端部と横方向端部に分類される。

【0026】

この時、ドメイン規制(分割)手段である切開部271、272、273は絞られている切欠を含み、三角形、四角形或いは梯形または半円形の模様を有することができるが、切欠は膨らむようにまたは凹むようになることができる。切欠は切開部271、272、273に対応するドメイン境界に位置する液晶分子310の配列方向を決める。したがって、ドメインの境界に配列されている液晶分子310は切欠によって安定的で規則的に配列することができるので、ドメイン境界で染みや残像が発生することが防止でき、切開部271、272、273の幅を狭めて輝度を増加させることができる。この時、切欠は一つのドメイン規制(分割)手段の一つまたは二つ以上配置することができ、凹んだ切欠と膨らんだ切欠を交互に多数配置しても良い。また、本実施例では共通電極270の切開部271、272、273にのみ切欠を配置したが、画素電極190の切開部191、192、193にも切欠を配置することができ、薄膜トランジスタ表示板100または対向表示板200両側に全て配置することもできる。

以上のような構造の薄膜トランジスタ表示板と色フィルター表示板を整列して結合し、その間に液晶物質を注入して垂直配向すれば、本実施例による液晶表示装置の基本構造が備えられる。

【0027】

薄膜トランジスタ表示板と色フィルター表示板を整列した時、共通電極270の一对の切開部271、272、273は二つの画素電極190a、190bを各々複数の副領域に区分するが、本実施例では図3に示すように二つの画素電極190a、190bを各々4つの副領域に分ける。図3から分かるように、各副領域は長く形成されていて幅方向と長さ方向が区別される。

画素電極190a、190bの各副領域と、これに対応する共通電極270の各副領域の間にある液晶層3部分を以下では小領域と言い、これら小領域は電界を印加する時にその内部に位置する液晶分子の平均長軸方向に応じて4つの種類に分類され、以下ではこれをドメインと言う。

【0028】

このような構造の液晶表示装置における第1画素電極190aは薄膜トランジスタを通じて画像信号電圧の印加を受けることに反して、第2画素電極190bは結合電極176との容量性結合によって電圧が変動するので第2画素電極190bの電圧は第1画素電極190bの電圧に比べて絶対値が常に低くなる。このように、一つの画素領域内で電圧が異なる二つの画素電極を配置すれば二つの画素電極を通じて互いに異なるガンマ曲線を作ることができ、このようなガンマ曲線は互いに補償してガンマ曲線が歪曲することを減らすことができ、これによって優れた視認性を確保することができる。

【0029】

次に、第1画素電極190aの電圧が第2画素電極190bの電圧より低く維持される理由を図5を参照して説明する。

図5は本発明の第1の実施例による液晶表示装置を簡略的回路図として示した図面である。

図5でC1caは第1画素電極190aと共通電極270との間で形成される液晶容量を示し、Cstは第1画素電極190aと維持電極線131との間で形成される維持容量を示す。C1cbは第2画素電極190bと共通電極270との間で形成される液晶容量を示し、Ccpは第1画素電極190aに連結された結合電極176と第2画素電極190bに連結されている結合補助電極136の間で形成される結合容量を示す。

【0030】

共通電極270電圧に対する第1画素電極190aの電圧をVaとし、第2画素電極190bの電圧をVbとすれば、電圧法則によって数式1のようになる。

(数1)

$$V_a = V_b \times [C_{cp} / (C_{cp} + C_{1cb})]$$

$C_{cp} / (C_{cp} + C_{1cb})$ は常に1より小さいので、VbはVaに比べて常に小さい。

【0031】

一方、Ccpを調節することによってVaに対するVbの比率を調整することができる。Ccpの調節は結合電極176と結合補助電極136の重畳面積と距離を調整することによって可能である。重畳面積は結合電極176及び結合補助電極136の幅を変化させることによって容易に調整することができ、距離はゲート絶縁膜140の厚さを変化させることによって調整することができる。

この時、VbはVaに対して0.6乃至0.8倍であるのが好ましく、第2画素電極190bの面積は第1画素電極190aに対して0.8乃至1.5倍であるのが好ましい。

【実施例2】

【0032】

次に、本発明の第2の実施例による液晶表示装置で薄膜トランジスタ表示板は他の構造を有することができ、これについて図面を参照して具体的に説明する。

図 6 は、本発明の第 2 の実施例による液晶表示装置の構造を示した配置図であり、図 7 は図 6 の液晶表示装置を V I I - V I I ' 線に沿って切断した断面図である。

図 6 及び図 7 に示すように、本実施例による液晶表示装置用薄膜トランジスタ表示板の層状構造はほとんど図 1、図 3 及び図 4 に示した液晶表示装置用薄膜トランジスタ表示板の層状構造と同一である。つまり、基板 1 1 0 上に複数のゲート電極 1 2 4 を含む複数のゲート線 1 2 1、維持電極線 1 3 1 及び結合補助電極 1 3 6 が形成されており、その上にゲート絶縁膜 1 4 0、複数の突出部 1 5 4 を含む複数の線状半導体 1 5 1、複数の突出部 1 6 3 を各々含む複数の線状抵抗性接触部材 1 6 1 及び複数の島形抵抗性接触部材 1 6 5 が順次に形成されている。抵抗性接触部材 1 6 1、1 6 5 及びゲート絶縁膜 1 4 0 上には複数のソース電極 1 7 3 を含む複数のデータ線 1 7 1、複数のドレイン電極 1 7 5、複数の結合電極 1 7 6 が形成されていて、その上に第 1 絶縁膜 8 0 1 と第 2 絶縁膜 8 0 2 を含む保護膜 1 8 0 が形成されている。保護膜 1 8 0 及び / またはゲート絶縁膜 1 4 0 には複数の接触孔 1 8 2、1 8 5、1 8 6、1 8 1 が形成されており、保護膜 1 8 0 上には複数の画素電極 1 9 0 a、1 9 0 b と複数の接触補助部材 8 1、8 2 が形成されている。

【 0 0 3 3 】

しかし、図 1、図 3 及び図 4 に示した薄膜トランジスタ表示板と異なって、本実施例による薄膜トランジスタ表示板における線状半導体 1 5 1 は薄膜トランジスタが位置する突出部 1 5 4 を除けばデータ線 1 7 1、ドレイン電極 1 7 5 及びその下部の抵抗性接触部材 1 6 1、1 6 5 と実質的に同一な平面形態を有している。具体的に、線状半導体 1 5 1 はデータ線 1 7 1 及びドレイン電極 1 7 5 とその下部の抵抗性接触部材 1 6 1、1 6 5 の下に存在する部分の他にもソース電極 1 7 3 とドレイン電極 1 7 5 との間にこれらに覆われずに露出された部分を有している。

もちろん、このような本実施例による液晶表示装置用薄膜トランジスタ表示板は結合電極 1 7 6 を含んでおり、結合電極 1 7 6 の下部には非晶質シリコン層（抵抗性接触部材）1 6 1、1 6 5 が同一な形状で形成されている。

【 0 0 3 4 】

このような薄膜トランジスタ表示板の製造方法では保護膜 1 8 0 をパターニングする時と同様に部分的に厚さの異なる感光膜パターンを形成する。このような感光膜パターンは厚さが次第に薄くなる第 1 乃至第 3 部分を含んで成る。この時、第 1 部分は“配線領域”に対応し、第 2 部分はチャンネル領域に対応する。次いで、一連のエッチング段階を通じて“配線領域”には複数のソース電極 1 7 3 を各々含む複数のデータ線 1 7 1、複数のドレイン電極 1 7 5 及び結合電極 1 7 6 とその下部に位置する複数の突出部 1 6 3 を各々含む複数の線状抵抗性接触部材 1 6 1 及び複数の島形抵抗性接触部材 1 6 5 を形成し、そして“配線領域”及び“チャンネル領域”には複数の突出部 1 5 4 を含む複数の線状半導体 1 5 1 を形成する。

【 実施例 3 】

【 0 0 3 5 】

次に、本発明の第 3 の実施例による液晶表示装置における薄膜トランジスタ表示板の結合電極は、また他の構造を有することができ、これについて図面を参照して具体的に説明する。

図 8 は本発明の第 3 の実施例による液晶表示装置の構造を示した配置図である。この時、層状構造は前記第 1 の実施例と同一であるために図面で示さなかった。

【 0 0 3 6 】

図 8 に示すように、本実施例による液晶表示装置用薄膜トランジスタ表示板の配置構造はほとんど図 1、図 3 及び図 4 に示した液晶表示装置用薄膜トランジスタ表示板の配置構造と同一である。つまり、複数のゲート電極 1 2 4 を含む複数のゲート線 1 2 1 及び維持電極線 1 3 1 が横方向に伸びていて、結合補助電極 1 3 6 は一部を除いて結合電極 1 7 6 と重なって結合容量を形成する。複数の突出部 1 5 4 を含む複数の線状半導体 1 5 1 は縦方向に伸びていて、複数のソース電極 1 7 3 を含む複数のデータ線 1 7 1 は線状半導体 1 5 1 と重なって縦方向に伸びており、複数のドレイン電極 1 7 5 及び複数の結合電極 1 7

6は互いに連結されている。保護膜180及び/またはゲート絶縁膜140は複数の接触孔182、185、186、181が形成されており、これらを通じて第1画素電極190aはドレイン電極175及び結合電極176に連結されており、第2画素電極190bは結合補助電極136に連結されており、ゲート線121及びデータ線171は複数の接触補助部材81、82と連結されている。

【0037】

しかし、互いに重なっている結合電極176と結合補助電極136は共通電極270の切開部272形状に沿って形成されている。このような構造で結合電極176と結合補助電極136は切開部272を通じて漏洩される光を遮断する機能を有し、光が透過するドメイン中央をほとんど通らないために高い画素の開口率を確保することができる。

10

前述したようにゲート絶縁膜140を間に置いて結合容量を形成する構造は垂直配向モードの液晶表示装置だけでなく、挟まれたネマチックモードまたは線状の二つの電極を同一な表示板に備えて液晶分子を駆動する平面駆動モードなどの液晶表示装置にも同一に適用することができる。

また、画素電極、共通電極及びドメイン分割手段は多様な画素の形状に沿って変更することができ、ドメイン分割手段の数を調節してドメイン数を多様に調節することができ、次に、これについて図面を参照して具体的に説明する。

【実施例4】

【0038】

図9は、本発明の第4の実施例による薄膜トランジスタ表示板の構造を示した配置図であり、図10は本発明の第4の実施例による対向表示板の構造を示した配置図であり、図11は図9及び図10の二つの表示板を含む液晶表示装置の構造を示した配置図である。

20

図9乃至図11に示すように、本実施例による液晶表示装置用薄膜トランジスタ表示板の配置構造はほとんど図1、図3及び図4に示した液晶表示装置用薄膜トランジスタ表示板の配置構造と同一である。つまり、複数のゲート電極124を含む複数のゲート線121及び維持電極線131が横方向に伸びていて、結合補助電極136は一部を除いて結合電極176と重なって結合容量を形成する。複数の突出部154を含む複数の線状半導体151は縦方向に伸びていて、複数のソース電極173を含む複数のデータ線171は線状半導体151と重なって縦方向に伸びており、複数のドレイン電極175及び複数の結合電極176は互いに連結されている。保護膜180及び/またはゲート絶縁膜140は複数の接触孔182、185、186、181が形成されており、これらを通じて第1画素電極190aはドレイン電極175及び結合電極176に連結されており、第2画素電極190bは結合補助電極136に連結されており、ゲート線121及びデータ線171は複数の接触補助部材81、82と連結されている。

30

【0039】

しかし、画素電極190a、190bはドメイン規制手段である切開部191、192、193、194、195、196を有し、これに対応して共通電極270は画素電極190の切開部191、192、193、194、195、196と交互に配置される切開部271、272、273、274、275、276を有する。この時、共通電極270の一对の切開部271、272、273、274、275、276は画素電極190a、190bの切開部191、192、193、194、195、196のうちのゲート線121に対して45°の角度をなす部分が中間に介在するように配置されており、これらと平行な斜行部と、画素電極190a、190bの辺と重なっている端部、及び切欠277とを含んでいる。この時、端部は縦方向端部と横方向端部に分類される。

40

このような液晶表示装置では、電界を印加する時、液晶分子の平均長軸方向が変わるドメインは8個の種類に分類される。

【0040】

尚、本発明は、上述の実施例に限られるものではない。本発明の技術的範囲から逸脱しない範囲内で多様に変更実施することが可能である。特に、画素電極と共通電極に形成する切開部の配置は多様な変形があり得る。

50

【図面の簡単な説明】

【 0 0 4 1 】

【図 1】本発明の第 1 の実施例による液晶表示装置用薄膜トランジスタ表示板の配置図である。

【図 2】本発明の第 1 の実施例による液晶表示装置用対向表示板の配置図である。

【図 3】本発明の第 1 の実施例による液晶表示装置の配置図である。

【図 4】図 3 の液晶表示装置を I V - I V ' 線に沿って切断した断面図である。

【図 5】本発明の第 1 の実施例による液晶表示装置を簡略的回路図として示した図である。

【図 6】本発明の第 2 の実施例による液晶表示装置の構造を示した配置図である。 10

【図 7】図 6 の液晶表示装置を V I I - V I I ' 線に沿って切断した断面図である。

【図 8】本発明の第 3 の実施例による液晶表示装置の構造を示した配置図である。

【図 9】本発明の第 4 の実施例による液晶表示装置用薄膜トランジスタ表示板の配置図である。

【図 10】本発明の第 4 の実施例による液晶表示装置用対向表示板の配置図である。

【図 11】図 9 及び図 10 の二つの表示板を含む液晶表示装置の構造を示した配置図である。

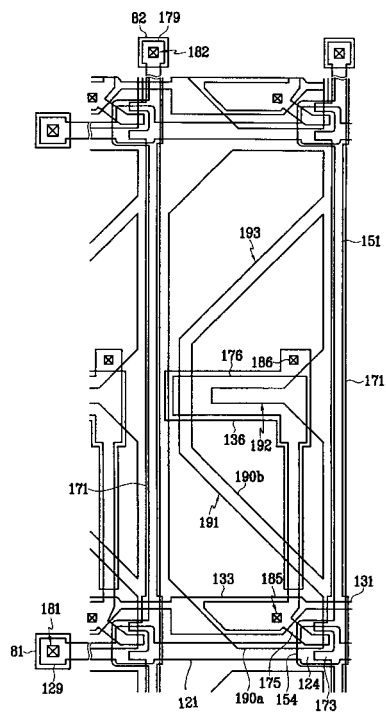
【符号の説明】

【 0 0 4 2 】

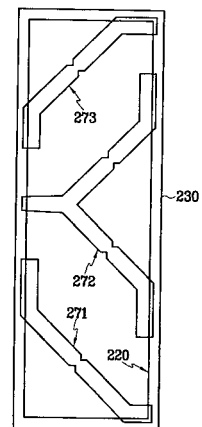
3	液晶層	20
1 1、2 1	配向膜	
1 2	下部偏光板	
8 1、8 2	接触補助部材	
1 0 0	薄膜トランジスタ表示板	
1 1 0	絶縁基板	
1 2 1	ゲート線（第 1 信号線）	
1 2 4	ゲート電極	
1 3 1	維持電極線	
1 3 3	維持電極	
1 3 6	結合補助電極	30
1 4 0	ゲート絶縁膜	
1 5 1	線状半導体	
1 5 4	半導体（チャンネル部）（突出部）	
1 6 1、1 6 3、1 6 5	抵抗性接触部材（非晶質シリコン層）	
1 7 1	データ線（第 2 信号線）	
1 7 3	ソース電極	
1 7 5	ドレイン電極	
1 7 6	結合電極	
1 7 9	接触部（端部）	
1 8 0	保護膜	40
1 8 1、1 8 2、1 8 5、1 8 6	接触孔	
1 9 0 a、1 9 0 b	第 1、第 2 画素電極	
1 9 1、1 9 2、1 9 3	切開部	
2 0 0	対向表示板	
2 1 0	絶縁基板	
2 2 0	黒色層	
2 3 0	色フィルター	
2 7 0	共通電極	
2 7 1、2 7 2、2 7 3	切開部	
2 7 7	切欠	50

3 1 0 液晶分子
8 0 1、8 0 2 第 1、第 2 絶縁膜

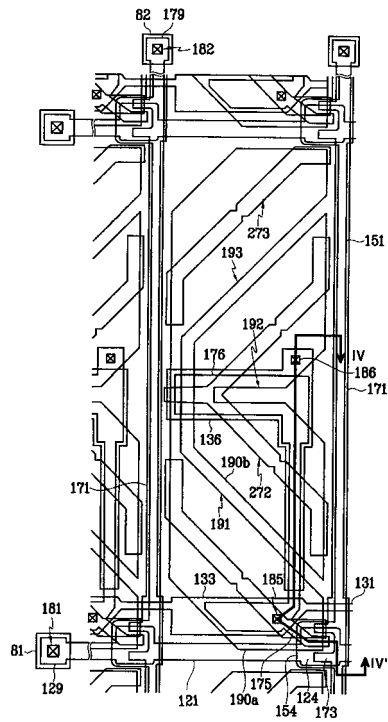
【図 1】



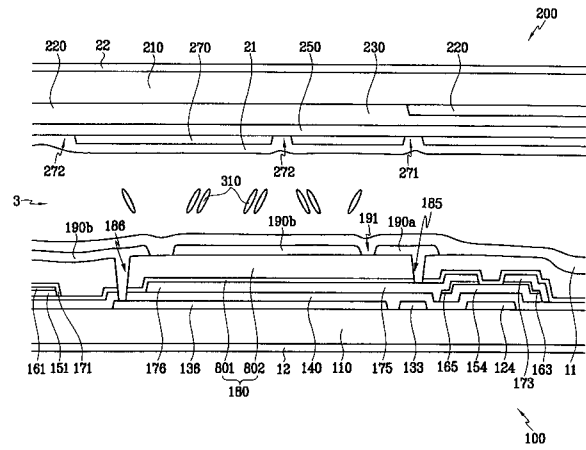
【図 2】



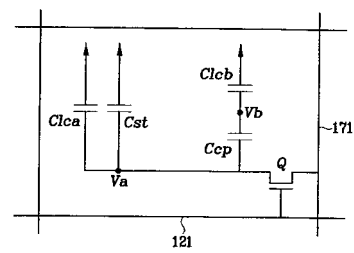
【図 3】



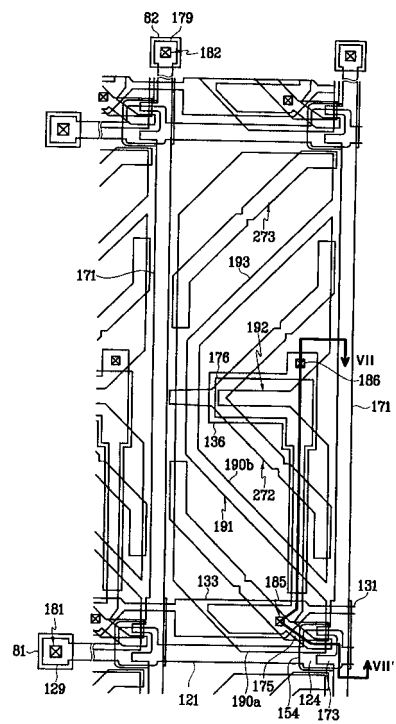
【図 4】



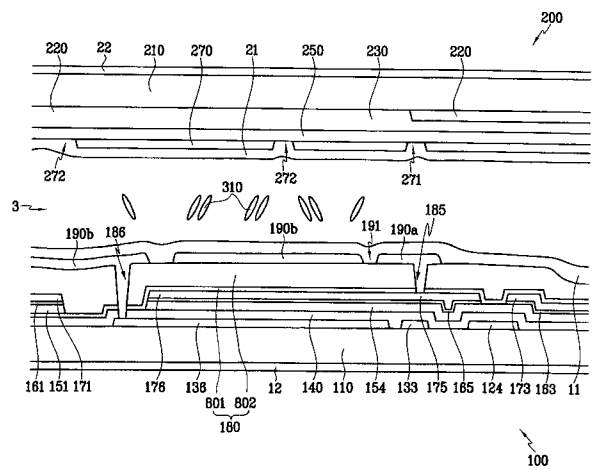
【図 5】



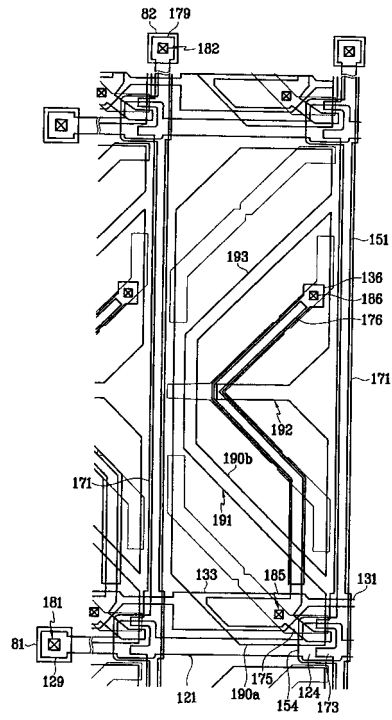
【図 6】



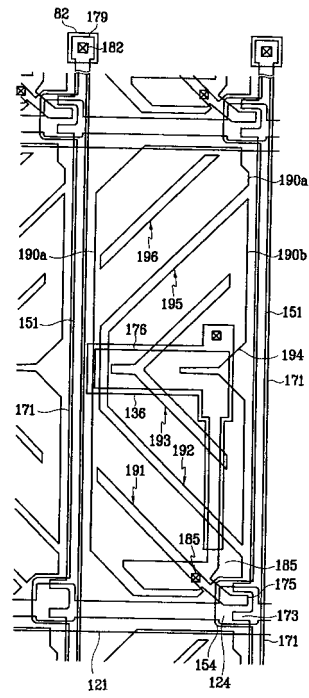
【図 7】



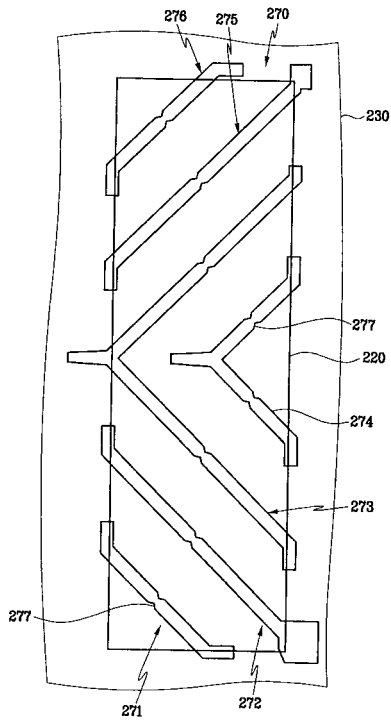
【図 8】



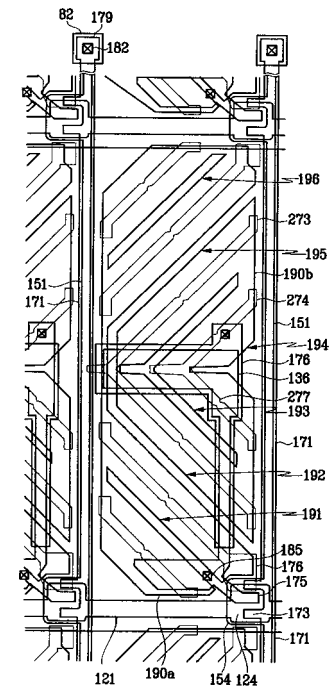
【図 9】



【図 10】



【図 11】



フロントページの続き

(72)発明者 柳 在 鎮

大韓民国 京畿道 廣州郡 五浦邑 陽筏1里 692番地

(72)発明者 柳 斗 桓

大韓民国 京畿道 水原市 八達区 靈通洞 1036-11番地 104号

(72)発明者 崔 洛 初

大韓民国 ソウル市 陽川区 新月4洞 431-6番地

審査官 右田 昌士

(56)参考文献 特開平08-201777(JP,A)

米国特許第05610739(US,A)

特開2002-258307(JP,A)

特開2000-164886(JP,A)

特開平11-024108(JP,A)

特開平11-242225(JP,A)

特開2004-038165(JP,A)

特開平06-102537(JP,A)

特開平10-091099(JP,A)

特開2003-207796(JP,A)

(58)調査した分野(Int.Cl., DB名)

G02F 1/1368

G02F 1/1335

G02F 1/1337

G02F 1/1343

专利名称(译)	液晶显示装置和用于其的薄膜晶体管阵列面板		
公开(公告)号	JP4815584B2	公开(公告)日	2011-11-16
申请号	JP2005163311	申请日	2005-06-02
[标]申请(专利权)人(译)	三星电子株式会社		
申请(专利权)人(译)	三星电子株式会社		
当前申请(专利权)人(译)	三星电子株式会社		
[标]发明人	鄭美惠 柳在鎭 柳斗桓 崔洛初		
发明人	鄭美惠 柳在鎭 柳斗桓 崔洛初		
IPC分类号	G02F1/1368 G02F1/1337 G02F1/1343 G02F1/1335 G02F1/1333 G02F1/136 G02F1/1362 G09F9/30 H01L27/12 H01L27/13		
CPC分类号	G02F1/133707 G02F1/134336 G02F1/136213 G02F2001/134345 G02F2001/134354 H01L27/1255		
FI分类号	G02F1/1368 G02F1/1337.505 G02F1/1343 G02F1/1335.505 G09F9/30.338		
F-TERM分类号	2H090/HA14 2H090/KA04 2H090/KA07 2H090/LA01 2H090/LA04 2H090/MA01 2H090/MA15 2H090/MA16 2H090/MB14 2H092/GA13 2H092/GA15 2H092/GA24 2H092/GA29 2H092/GA32 2H092/GA45 2H092/HA04 2H092/JA26 2H092/JA28 2H092/JA34 2H092/JA37 2H092/JA41 2H092/JA46 2H092/JB05 2H092/JB06 2H092/JB13 2H092/JB22 2H092/JB31 2H092/JB45 2H092/JB51 2H092/JB56 2H092/JB62 2H092/JB69 2H092/KA05 2H092/KB22 2H092/KB25 2H092/MA08 2H092/MA12 2H092/MA27 2H092/NA01 2H092/NA25 2H092/PA02 2H092/QA06 2H092/QA09 2H191/FA02Y 2H191/FA14Y 2H191/FD20 2H191/GA04 2H191/GA05 2H191/GA08 2H191/GA19 2H191/HA11 2H191/LA21 2H192/AA24 2H192/BA25 2H192/BC23 2H192/BC31 2H192/CB05 2H192/CB45 2H192/CB46 2H192/CC12 2H192/CC42 2H192/DA12 2H192/DA43 2H192/EA22 2H192/EA32 2H192/EA43 2H192/FA65 2H192/JA13 2H290/AA13 2H290/AA33 2H290/AA72 2H290/BB44 2H290/BB45 2H290/BB73 2H290/CA14 2H290/CA46 2H291/FA02Y 2H291/FA14Y 2H291/FD20 2H291/GA04 2H291/GA05 2H291/GA08 2H291/GA19 2H291/HA11 2H291/LA21 5C094/AA02 5C094/BA03 5C094/BA43 5C094/CA19		
优先权	1020040040383 2004-06-03 KR		
其他公开文献	JP2005346082A		
外部链接	Espacenet		

摘要(译)

要解决的问题：提供具有优异可视性的液晶显示装置和用于其的薄膜晶体管阵列面板。形成在绝缘基板上的第一信号线，与第一信号线绝缘并交叉的第二信号线，以及形成在第二信号线上的第二信号线，一种薄膜晶体管，其中三个端子分别连接到第一信号线，第二信号线和第一像素电极，第一像素电极形成用于由信号线的交叉限定的每个像素区域，为每个像素区域形成至少一个第二像素电极并且电容耦合到第一像素电极，连接到第一像素电极的耦合电极和第二像素电极并且耦合辅助电极与耦合电极重叠以形成耦合电容。点域4

