

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号
特許第4477379号
(P4477379)

(45) 発行日 平成22年6月9日 (2010.6.9)

(24) 登録日 平成22年3月19日 (2010.3.19)

(51) Int.Cl.

F I

GO 2 F 1/1368 (2006.01)

GO 2 F 1/1343 (2006.01)

GO 2 F 1/1345 (2006.01)

GO 2 F 1/1368

GO 2 F 1/1343

GO 2 F 1/1345

請求項の数 37 (全 29 頁)

(21) 出願番号	特願2004-52863 (P2004-52863)	(73) 特許権者	390019839
(22) 出願日	平成16年2月27日 (2004.2.27)		三星電子株式会社
(65) 公開番号	特開2004-264846 (P2004-264846A)		SAMSUNG ELECTRONICS
(43) 公開日	平成16年9月24日 (2004.9.24)		CO., LTD.
審査請求日	平成18年8月31日 (2006.8.31)		大韓民国京畿道水原市靈通区梅灘洞416
(31) 優先権主張番号	2003-012768		416, Maetan-dong, Yeongtong-gu, Suwon-si,
(32) 優先日	平成15年2月28日 (2003.2.28)		Gyeonggi-do 442-742
(33) 優先権主張国	韓国 (KR)		(KR)
(31) 優先権主張番号	2003-024380	(74) 代理人	100094145
(32) 優先日	平成15年4月17日 (2003.4.17)		弁理士 小野 由己男
(33) 優先権主張国	韓国 (KR)	(74) 代理人	100106367
			弁理士 稲積 朋子

最終頁に続く

(54) 【発明の名称】 液晶表示パネル、これを具備した液晶表示装置及びこの製造方法

(57) 【特許請求の範囲】

【請求項 1】

映像を表示するための多数の画素部と外部から提供される光に¹ 応答して前記光¹ が提供された位置情報を有するアナログ信号を出力するための多数の光感知部とを有する第 1 基板と、

前記第 1 基板と対向して結合する第 2 基板と、

前記第 1 基板と前記第 2 基板との間に介在された液晶層と、を含み、

前記画素部は、ゲートライン、データライン、前記ゲートラインとデータラインに接続された第 1 スイッチング素子、及び前記第 1 スイッチング素子に接続された画素電極を含み、

前記光感知部は、前記光によって駆動されて前記データラインに提供される第 1 信号を出力するための第 2 スイッチング素子及び前記ゲートラインに提供される第 2 信号に² 応答して前記第 2 スイッチング素子から提供された前記第 1 信号を出力するための第 3 スイッチング素子を含むことを特徴とする液晶表示パネル。

【請求項 2】

前記光¹ は、前記第 2 基板を通過した後に提供されることを特徴とする請求項 1 記載の液晶表示パネル。

【請求項 3】

画像を表示するための複数の画素部及び外部から提供される赤外線に³ 応答して前記赤外線³ が提供された位置情報を有するアナログ信号を出力するための複数の赤外線感知部を有

する第 1 基板と、

前記第 1 基板と対向して結合する第 2 基板と、

前記第 1 基板と前記第 2 基板との間に介在された液晶層を含み、

前記画素部は、ゲートライン、データライン、前記ゲートラインとデータラインに接続された第 1 スイッチング素子、及び前記第 1 スイッチング素子に接続された画素電極を含み、

前記赤外線感知部は、電極ライン及び絶縁層を挟んで、前記電極ラインと対向する焦電気薄膜によって形成され、前記赤外線に反応して第 1 信号を充電するためのコンデンサ及び前記ゲートラインに提供される第 2 信号に応答して、前記コンデンサに充電された前記第 1 信号を出力するための第 2 スイッチング素子を含むことを特徴とする液晶表示パネル

10

【請求項 4】

画像を表示するための複数の画素部及び外部から加わる圧力に応答して前記圧力が加わった位置情報を有するアナログ信号を出力するための複数の圧力感知部を有する第 1 基板と、

前記第 1 基板と対向して結合する第 2 基板と、

前記第 1 基板と前記第 2 基板との間に介在された液晶層を含み、

前記画素部は、ゲートライン、データライン、前記ゲートラインとデータラインに接続された第 1 スイッチング素子、及び前記第 1 スイッチング素子に接続された画素電極を含み、

20

前記圧力感知部は、電極ライン及び絶縁層を挟んで、前記電極ラインと対向する圧電薄膜によって形成され、前記圧力に反応して第 1 信号を充電するためのコンデンサ及び前記ゲートラインに提供される第 2 信号に応答して、前記コンデンサに充電された前記第 1 信号を出力するための第 2 スイッチング素子を含むことを特徴とする液晶表示パネル。

【請求項 5】

多数の画素部を通じて映像を表示し、表示面を通じて入射された光に応答して前記光が提供された位置情報を有するアナログ信号を出力するための多数の光感知部を有する液晶表示パネルと、

前記多数の光感知部からの前記アナログ信号を読み取ってデジタル信号に変換し、前記デジタル信号に応答して前記液晶表示パネルの駆動を制御するための制御部と、を含み、

30

前記画素部は、ゲートライン、データライン、前記ゲートラインとデータラインに接続された第 1 スイッチング素子、及び前記第 1 スイッチング素子に接続された画素電極を含み、

前記光感知部は、前記光によって駆動されて前記データラインに提供される第 1 信号を出力するための第 2 スイッチング素子及び前記ゲートラインに提供される第 2 信号に応答して前記第 2 スイッチング素子から提供された前記第 1 信号を出力するための第 3 スイッチング素子を含むことを特徴とする液晶表示装置。

【請求項 6】

前記多数の感知部のそれぞれは、

前記第 3 スイッチング素子から前記第 1 信号の入力を受けて前記制御部に伝送するための第 1 センサーラインをさらに含むことを特徴とする請求項 5 記載の液晶表示装置。

40

【請求項 7】

前記多数の感知部のそれぞれは、第 2 スイッチング素子をターン・オンさせる信号を伝達する第 2 センサーラインを更に含むことを特徴とする請求項 6 記載の液晶表示装置。

【請求項 8】

前記第 2 スイッチング素子は、前記第 2 センサーラインから分岐されたゲート電極、前記データラインから分岐されたソース電極及び前記第 3 スイッチング素子に連結されたドレイン電極を具備することを特徴とする請求項 7 記載の液晶表示装置。

【請求項 9】

前記第 3 スイッチング素子は、前記ゲートラインから分岐されたゲート電極、前記第 2

50

スイッチング素子に連結されたソース電極及び前記第 1 センサーラインに連結されたドレイン電極を具備することを特徴とする請求項 6 記載の液晶表示装置。

【請求項 10】

前記第 1 乃至第 3 スwitching 素子は、非晶質型薄膜トランジスタであることを特徴とする請求項 5 記載の液晶表示装置。

【請求項 11】

多数の画素部を通じて映像を表示し、表示面を通じて入射された光にตอบสนองして前記光が提供された位置情報を有するアナログ信号を出力するための多数の光感知部を有する液晶表示パネルと、

前記多数の光感知部からの前記アナログ信号を読み取ってデジタル信号に変換し、前記デジタル信号にตอบสนองして前記液晶表示パネルの駆動を制御するための制御部と、を含み、

前記画素部は、ゲートライン、データライン、前記ゲートラインとデータラインに接続された第 1 スwitching 素子、及び前記第 1 スwitching 素子に接続された画素電極を含み、

前記光感知部は、

前記制御部から第 1 信号の入力を受ける第 1 センサーラインと、

前記光にตอบสนองして前記第 1 信号を出力するための第 2 スwitching 素子と、

前記ゲートラインを通じて提供された第 2 信号にตอบสนองして前記第 2 スwitching 素子から印加された前記第 1 信号を出力するための第 3 スwitching 素子と、

前記第 3 スwitching 素子から出力された前記第 1 信号を前記制御部に提供するための第 2 センサーラインと、を含むことを特徴とする液晶表示装置。

【請求項 12】

前記第 2 スwitching 素子は、前記第 1 センサーラインから分岐されたゲート電極、前記ゲート電極と結合されたソース電極及び前記第 3 スwitching 素子に連結されたドレイン電極を具備することを特徴とする請求項 11 記載の液晶表示パネル。

【請求項 13】

前記第 3 スwitching 素子は、前記ゲートラインから分岐されたゲート電極、前記第 2 スwitching 素子に連結されたソース電極及び前記第 2 センサーラインに連結されたドレイン電極を具備することを特徴とする請求項 11 記載の液晶表示パネル。

【請求項 14】

前記画素電極は、透明電極及び前記透明電極と重なって透過部及び反射部を形成するための反射電極で構成されたことを特徴とする請求項 11 記載の液晶表示装置。

【請求項 15】

前記反射電極は、前記液晶表示パネルの外部から入射される光が前記光感知部に提供されるように前記光感知部を露出させるための開口窓を具備することを特徴とする請求項 14 記載の液晶表示装置。

【請求項 16】

多数の画素部を通じて映像を表示し、表示面を通じて入射された赤外線にตอบสนองして前記赤外線が提供された位置情報を有するアナログ信号を出力するための多数の赤外線感知部を有する液晶表示パネルと、

前記多数の赤外線感知部からの前記アナログ信号を読み取ってデジタル信号に変換し、前記デジタル信号にตอบสนองして前記液晶表示パネルの駆動を制御するための制御部と、を含み、

前記画素部は、ゲートライン、データライン、前記ゲートラインとデータラインに接続された第 1 スwitching 素子、及び前記第 1 スwitching 素子に接続された画素電極を含み、

前記赤外線感知部は、電極ライン及び絶縁層を挟んで、前記電極ラインと対向する焦電気薄膜によって形成され、前記赤外線に反応して第 1 信号を充電するためのコンデンサ及び前記ゲートラインに提供される第 2 信号にตอบสนองして、前記コンデンサに充電された前記第 1 信号を出力するための第 2 スwitching 素子を含むことを特徴とする液晶表示装置。

【請求項 17】

前記赤外線感知部は、

前記第2スイッチング素子から前記第1信号の入力を受け、前記制御部に伝送するためのセンサーラインをさらに含むことを特徴とする請求項16記載の液晶表示パネル。

【請求項 18】

前記第2スイッチング素子は、前記第2信号が提供される前記ゲートラインから分岐されたゲート電極、前記焦電気薄膜に連結されたソース電極及び前記センサーラインに連結されたドレイン電極を含むことを特徴とする請求項17記載の液晶表示装置。

【請求項 19】

前記センサーライン及び前記第2スイッチング素子のソース及びドレイン電極は、透明な導電性物質からなることを特徴とする請求項17記載の液晶表示装置。

10

【請求項 20】

前記画素電極は、透明電極及び前記透明電極と重なって透過部及び反射部を形成するための反射電極で構成されたことを特徴とする請求項19記載の液晶表示装置。

【請求項 21】

前記反射電極は、前記液晶表示パネルの外部から入射される前記赤外線が前記第2スイッチング素子に提供されるように前記第2スイッチング素子を露出させるための開口窓を具備することを特徴とする請求項20記載の液晶表示装置。

【請求項 22】

前記制御部は、

20

前記感知部から前記アナログ信号を読み取ってデジタル信号に変換するための読み出し部と、

前記読み出し部から前記デジタル信号の入力を受けて液晶表示パネルを駆動する駆動部と、を含むことを特徴とする請求項16記載の液晶表示装置。

【請求項 23】

前記駆動部及び読み出し部は、前記液晶表示パネル内に集積されることを特徴とする請求項22記載の液晶表示装置。

【請求項 24】

多数の画素部を通じて映像を表示し、外部から加わる圧力に応答して、前記圧力が加わる位置情報を有するアナログ信号を出力するための多数の圧力感知部を有する液晶表示パネルと、

30

前記圧力感知部から前記アナログ信号を読み取ってデジタル信号に変換し、前記デジタル信号によって前記液晶表示パネルの駆動を制御するための制御部と、を含み、

前記液晶表示パネルは、第1スイッチング素子、前記第1スイッチング素子に接続されたゲートライン及びデータラインからなる前記複数の画素部及び前記複数の感知部が具備された第1基板、前記第1基板と対向する第2基板、前記第1及び第2基板との間に介在された液晶層及び前記第1基板と前記第2基板との間に介在され、前記第1及び第2基板との離隔距離を維持するためのセルギャップ維持部材を含み、

前記圧力感知部は、電極ライン及び絶縁層を挟んで、前記電極ラインと対向する圧電薄膜によって形成され、前記圧力に応答して第1信号を充電するためのコンデンサ及び前記ゲートラインから提供された第2信号に応答して前記コンデンサから提供される前記第1信号を出力するための第2スイッチング素子を含むことを特徴とする液晶表示装置。

40

【請求項 25】

前記感知部は、

前記第2スイッチング素子から前記第1信号の入力を受けて前記制御部に伝送するためのセンサーラインをさらに含むことを特徴とする請求項24記載の液晶表示装置。

【請求項 26】

前記圧電薄膜は、前記セルギャップ維持部材と前記電極ラインとの間に介在されることを特徴とする請求項24記載の液晶表示装置。

【請求項 27】

50

前記第 2 スイッチング素子は、前記ゲートラインから分岐されたゲート電極、前記圧電薄膜に連結されたソース電極及び前記センサーラインに連結されたドレイン電極を含むことを特徴とする請求項 2 5 記載の液晶表示装置。

【請求項 2 8】

前記圧電薄膜は、前記第 2 スイッチング素子のソース電極と電氣的に連結されることを特徴とする請求項 2 7 記載の液晶表示装置。

【請求項 2 9】

多数の画素部を通じて映像を表示し、外部から加わる圧力に応答して、前記圧力が加わる位置情報を有するアナログ信号を出力するための多数の圧力感知部を有する液晶表示パネルと、

10

前記圧力感知部から前記アナログ信号を読み取ってデジタル信号に変換し、前記デジタル信号によって前記液晶表示パネルの駆動を制御するための制御部と、を含み、

前記液晶表示パネルは、

n (2 以上の自然数) 個のゲートライン、 m (2 以上の自然数) 個のデータラインを含む第 1 基板と、

前記第 1 基板と向かい合う第 2 基板と、

前記第 1 及び第 2 基板との間に介在された液晶層と、

前記第 1 基板と前記第 2 基板との間に介在され、前記第 1 及び第 2 基板の離隔距離を維持するためのセルギャップ維持部材と、を含み、

前記感知部は、

20

前記圧力に応答して第 1 信号を充電するためのコンデンサと、

前記コンデンサの第 1 電極に連結され、前記 n 個のゲートラインのうち、 i (1 ~ n の自然数) 番目ゲートラインから提供された第 2 信号により駆動されて第 2 信号を出力するための第 1 スイッチング素子と、

前記コンデンサの第 1 及び第 2 電極に連結され、前記第 1 信号により駆動されて前記第 2 信号を出力するための第 2 スイッチング素子を含むことを特徴とする液晶表示装置。

【請求項 3 0】

前記感知部は、

前記第 2 スイッチング素子から前記第 1 信号の入力を受け、前記第 1 信号を前記制御部に伝送するためのセンサーラインをさらに含むことを特徴とする請求項 2 9 記載の液晶表示装置。

30

【請求項 3 1】

前記圧力は、前記セルギャップ維持部材を通じて前記第 1 電極に提供され、

前記圧力によって前記第 1 電極と前記第 2 電極との距離が減少されることにより、前記コンデンサの静電容量が増加されることを特徴とする請求項 2 9 記載の液晶表示装置。

【請求項 3 2】

前記第 2 スイッチング素子は、前記 i 番目ゲートラインから分岐されたゲート電極、前記ゲート電極と連結されたソース電極及び前記コンデンサの前記第 1 電極と結合されたドレイン電極を含むことを特徴とする請求項 2 9 記載の液晶表示装置。

【請求項 3 3】

40

前記第 3 スイッチング素子は、前記コンデンサの前記第 2 電極と電氣的に連結されたゲート電極、前記 i 番目ゲートラインから出力された前記第 1 信号を前記センサーラインに出力するためのソース及びドレイン電極を具備することを特徴とする請求項 3 0 記載の液晶表示装置。

【請求項 3 4】

前記第 3 スイッチング素子のゲート電極は、 $i + 1$ 番目ゲートラインから分岐されることを特徴とする請求項 3 3 記載の液晶表示装置。

【請求項 3 5】

液晶表示パネルを通じて映像を表示するための液晶表示装置の製造方法において、

映像を表示するために、ゲートライン、データライン、及び第 1 スイッチング素子から

50

なる多数の画素部及び前記液晶表示パネルの表示面を通じて提供される光を感知して、前記光が提供された位置情報を出力するために第1センサーライン、第2センサーライン、前記光によって駆動されて前記データラインに提供される第1信号を出力するための第2スイッチング素子及び前記ゲートラインに提供される第2信号にตอบสนองして前記第2スイッチング素子から提供された前記第1信号を出力するための前記第3スイッチング素子からなる光感知部を有する第1基板を製造する段階と、

前記第1基板と対向して結合するための第2基板を製造する段階と、

前記第1基板と前記第2基板とを結合する段階と、

前記第1基板と前記第2基板との間に液晶層を形成する段階と、を含むことを特徴とする液晶表示装置の製造方法。

10

【請求項36】

前記第1基板を製造する段階は、

前記第1スイッチング素子に連結された透明電極を形成する段階と、

前記透明電極と重なって透過部と反射部を形成して、前記第2スイッチング素子を露出させるための開口窓を有する反射電極を形成する段階と、を含むことを特徴とする請求項35記載の液晶表示装置の製造方法。

【請求項37】

前記多数の画素部及び多数の感知部を形成する段階は、

前記ゲートライン、前記ゲートラインから分岐された前記第1及び第3スイッチング素子のゲート電極、前記第1センサーライン及び前記第1センサーラインから分岐された前記第2スイッチング素子のゲート電極を含む第1導電パターンを形成する段階と、

20

前記第1導電パターン上にゲート絶縁膜を形成する段階と、

前記第1乃至第3スイッチング素子のゲート電極に対応するように前記ゲート絶縁膜上に半導体層を形成する段階と、

前記半導体層及びゲート絶縁膜上に前記データライン、前記データラインから分岐された前記第1及び第2スイッチング素子のソース及びドレイン電極、前記第2センサーライン及び前記第2センサーラインから分岐された前記第3スイッチング素子のソース及びドレイン電極を含む第2導電パターンを形成する段階と、を含むことを特徴とする請求項36記載の液晶表示装置の製造方法。

【発明の詳細な説明】

30

【技術分野】

【0001】

本発明は液晶表示パネル、これを具備した液晶表示装置及びこの製造方法に関し、より詳細には表示特性を向上させながら全体的な厚さを減少させることができる液晶表示パネル、これを具備した液晶表示装置及びこの製造方法に関するものである。

【背景技術】

【0002】

一般に表示装置に用いられるタッチパネルは、表示パネルの画面上に示した指示内容を人の手又は物体で選択することができるように表示パネルの最上側に具備されて、手及び物体に直接的に接触される。タッチパネルは接触された位置を把握し、表示装置は接触された位置で指示する内容を入力信号として受けて表示パネルを駆動する。タッチパネルを有する表示装置は、キーボード及びマウスのように表示パネルに連結されて動作する別の入力装置を必要としないため、使用が増加している。

40

【0003】

最近、タッチパネルは液晶表示装置にも適用されており、タッチパネルを有する液晶表示装置は映像を表示する液晶表示パネル及び液晶表示パネルの上側に具備され、ユーザから所定の入力を受けて位置情報を検出するタッチパネルを含む。

【0004】

タッチパネルは、第1基板、第1基板から所定の間隔ほど離隔された第2基板、第1及び第2基板が向かい合う面にそれぞれ形成される第1及び第2透明電極で構成される。

50

【 0 0 0 5 】

タッチパネルは接着剤によって液晶表示パネルに結合される。この場合、液晶表示パネルとタッチパネルとの間には、液晶表示パネル及びタッチパネルと異なる屈折率を有する層が生成される。従って、液晶表示パネルから出射され映像情報を含む光が前記層によって変質され、結果的に液晶表示装置の全体的な光学的特性が低下する。

【 0 0 0 6 】

又、タッチパネルは、第 1 及び第 2 透明電極、第 1 及び第 2 基板で構成されるので、タッチパネルによって液晶表示装置の製造原価が上昇して生産性が低下する。又、液晶表示パネル以外にタッチパネルを追加的に具備するので、液晶表示装置の全体的な厚さも増加される。

【 発明の開示 】

【 発明が解決しようとする課題 】

【 0 0 0 7 】

従って、本発明はユーザが入力する信号を感知して、この信号により駆動される液晶表示パネルを提供する。

【 0 0 0 8 】

本発明は表示特性を向上させながら全体的な厚さを減少させるための液晶表示装置を提供する。

【 0 0 0 9 】

又、本発明は前記した液晶表示装置の製造方法を提供する。

【 課題を解決するための手段 】

【 0 0 1 0 】

映像を表示するための多数の画素部と外部から提供される光に応答して前記光が提供された位置情報を有するアナログ信号を出力するための多数の光感知部とを有する第 1 基板と、前記第 1 基板と対向して結合する第 2 基板と、前記第 1 基板と前記第 2 基板との間に介在された液晶層と、を含み、前記画素部は、ゲートライン、データライン、前記ゲートラインとデータラインに接続された第 1 スイッチング素子、及び前記第 1 スイッチング素子に接続された画素電極を含み、前記光感知部は、前記光によって駆動されて前記データラインに提供される第 1 信号を出力するための第 2 スイッチング素子及び前記ゲートラインに提供される第 2 信号に応答して前記第 2 スイッチング素子から提供された前記第 1 信号を出力するための第 3 スイッチング素子を含むことを特徴とする液晶表示パネルを提供する。

また、画像を表示するための複数の画素部及び外部から提供される赤外線に応答して前記赤外線が提供された位置情報を有するアナログ信号を出力するための複数の赤外線感知部を有する第 1 基板と、前記第 1 基板と対向して結合する第 2 基板と、前記第 1 基板と前記第 2 基板との間に介在された液晶層を含み、前記画素部は、ゲートライン、データライン、前記ゲートラインとデータラインに接続された第 1 スイッチング素子、及び前記第 1 スイッチング素子に接続された画素電極を含み、前記赤外線感知部は、電極ライン及び絶縁層を挟んで、前記電極ラインと対向する焦電気薄膜によって形成され、前記赤外線に反応して第 1 信号を充電するためのコンデンサ及び前記ゲートラインに提供される第 2 信号に応答して、前記コンデンサに充電された前記第 1 信号を出力するための第 2 スイッチング素子を含むことを特徴とする液晶表示パネルを提供する。

【 0 0 1 1 】

また、画像を表示するための複数の画素部及び外部から加わる圧力に応答して前記圧力が加わった位置情報を有するアナログ信号を出力するための複数の圧力感知部を有する第 1 基板と、前記第 1 基板と対向して結合する第 2 基板と、前記第 1 基板と前記第 2 基板との間に介在された液晶層を含み、前記画素部は、ゲートライン、データライン、前記ゲートラインとデータラインに接続された第 1 スイッチング素子、及び前記第 1 スイッチング素子に接続された画素電極を含み、前記圧力感知部は、電極ライン及び絶縁層を挟んで、前記電極ラインと対向する圧電薄膜によって形成され、前記圧力に反応して第 1 信号を充

10

20

30

40

50

電するためのコンデンサ及び前記ゲートラインに提供される第2信号にตอบสนองして、前記コンデンサに充電された前記第1信号を出力するための第2スイッチング素子を含むことを特徴とする液晶表示パネルを提供する。

また、多数の画素部を通じて映像を表示し、表示面を通じて入射された光にตอบสนองして前記光が提供された位置情報を有するアナログ信号を出力するための多数の光感知部を有する液晶表示パネルと、前記多数の光感知部からの前記アナログ信号を読み取ってデジタル信号に変換し、前記デジタル信号にตอบสนองして前記液晶表示パネルの駆動を制御するための制御部と、を含み、前記画素部は、ゲートライン、データライン、前記ゲートラインとデータラインに接続された第1スイッチング素子、及び前記第1スイッチング素子に接続された画素電極を含み、前記光感知部は、前記光によって駆動されて前記データラインに提供される第1信号を出力するための第2スイッチング素子及び前記ゲートラインに提供される第2信号にตอบสนองして前記第2スイッチング素子から提供された前記第1信号を出力するための第3スイッチング素子を含むことを特徴とする液晶表示装置を提供する。

10

【0012】

また、多数の画素部を通じて映像を表示し、表示面を通じて入射された光にตอบสนองして前記光が提供された位置情報を有するアナログ信号を出力するための多数の光感知部を有する液晶表示パネルと、前記多数の光感知部からの前記アナログ信号を読み取ってデジタル信号に変換し、前記デジタル信号にตอบสนองして前記液晶表示パネルの駆動を制御するための制御部と、を含み、前記画素部は、ゲートライン、データライン、前記ゲートラインとデータラインに接続された第1スイッチング素子、及び前記第1スイッチング素子に接続された画素電極を含み、前記光感知部は、前記制御部から第1信号の入力を受ける第1センサーラインと、前記光にตอบสนองして前記第1信号を出力するための第2スイッチング素子と、前記ゲートラインを通じて提供された第2信号にตอบสนองして前記第2スイッチング素子から印加された前記第1信号を出力するための第3スイッチング素子と、前記第3スイッチング素子から出力された前記第1信号を前記制御部に提供するための第2センサーラインと、を含むことを特徴とする液晶表示装置を提供する。

20

【0013】

また、多数の画素部を通じて映像を表示し、表示面を通じて入射された赤外線にตอบสนองして前記赤外線が提供された位置情報を有するアナログ信号を出力するための多数の赤外線感知部を有する液晶表示パネルと、前記多数の赤外線感知部からの前記アナログ信号を読み取ってデジタル信号に変換し、前記デジタル信号にตอบสนองして前記液晶表示パネルの駆動を制御するための制御部と、を含み、前記画素部は、ゲートライン、データライン、前記ゲートラインとデータラインに接続された第1スイッチング素子、及び前記第1スイッチング素子に接続された画素電極を含み、前記赤外線感知部は、電極ライン及び絶縁層を挟んで、前記電極ラインと対向する焦電気薄膜によって形成され、前記赤外線に反応して第1信号を充電するためのコンデンサ及び前記ゲートラインに提供される第2信号にตอบสนองして、前記コンデンサに充電された前記第1信号を出力するための第2スイッチング素子を含むことを特徴とする液晶表示装置を提供する。

30

【0014】

また、多数の画素部を通じて映像を表示し、外部から加わる圧力にตอบสนองして、前記圧力が加わる位置情報を有するアナログ信号を出力するための多数の圧力感知部を有する液晶表示パネルと、前記圧力感知部から前記アナログ信号を読み取ってデジタル信号に変換し、前記デジタル信号によって前記液晶表示パネルの駆動を制御するための制御部と、を含み、前記液晶表示パネルは、第1スイッチング素子、前記第1スイッチング素子に接続されたゲートライン及びデータラインからなる前記複数の画素部及び前記複数の感知部が具備された第1基板、前記第1基板と対向する第2基板、前記第1及び第2基板との間に介在された液晶層及び前記第1基板と前記第2基板との間に介在され、前記第1及び第2基板との離隔距離を維持するためのセルギャップ維持部材を含み、前記圧力感知部は、電極ライン及び絶縁層を挟んで、前記電極ラインと対向する圧電薄膜によって形成され、前記圧力にตอบสนองして第1信号を充電するためのコンデンサ及び前記ゲートラインから提供され

40

50

た第2信号に応答して前記コンデンサから提供される前記第1信号を出力するための第2スイッチング素子を含むことを特徴とする液晶表示装置を提供する。

【0015】

また、多数の画素部を通じて映像を表示し、外部から加わる圧力に응答して、前記圧力が加わる位置情報を有するアナログ信号を出力するための多数の圧力感知部を有する液晶表示パネルと、前記圧力感知部から前記アナログ信号を読み取ってデジタル信号に変換し、前記デジタル信号によって前記液晶表示パネルの駆動を制御するための制御部と、を含み、前記液晶表示パネルは、 n (2 以上の自然数)個のゲートライン、 m (2 以上の自然数)個のデータラインを含む第1基板と、前記第1基板と向かい合う第2基板と、前記第1及び第2基板との間に介在された液晶層と、前記第1基板と前記第2基板との間に介在され、前記第1及び第2基板の離隔距離を維持するためのセルギャップ維持部材と、を含み、前記感知部は、前記圧力に응答して第1信号を充電するためのコンデンサと、前記コンデンサの第1電極に連結され、前記 n 個のゲートラインのうち、 i ($1 \sim n$ の自然数)番目ゲートラインから提供された第2信号により駆動されて第2信号を出力するための第1スイッチング素子と、前記コンデンサの第1及び第2電極に連結され、前記第1信号により駆動されて前記第2信号を出力するための第2スイッチング素子を含むことを特徴とする液晶表示装置を提供する。

10

【0016】

また、液晶表示パネルを通じて映像を表示するための液晶表示装置の製造方法において、映像を表示するために、ゲートライン、データライン、及び第1スイッチング素子からなる多数の画素部及び前記液晶表示パネルの表示面を通じて提供される光を感知して、前記光が提供された位置情報を出力するために第1センサーライン、第2センサーライン、前記光によって駆動されて前記データラインに提供される第1信号を出力するための第2スイッチング素子及び前記ゲートラインに提供される第2信号に응答して前記第2スイッチング素子から提供された前記第1信号を出力するための前記第3スイッチング素子からなる光感知部を有する第1基板を製造する段階と、前記第1基板と対向して結合するための第2基板を製造する段階と、前記第1基板と前記第2基板とを結合する段階と、前記第1基板と前記第2基板との間に液晶層を形成する段階と、を含むことを特徴とする液晶表示装置の製造方法を提供する。

20

【0017】

このような液晶表示パネル、これを具備した液晶表示装置及びこの製造方法によると、前記液晶表示パネルには表示面から提供される光に응答して前記光が提供された位置情報を有するアナログ信号を出力するための前記光感知部が前記液晶表示パネルに内蔵される。従って、前記液晶表示装置の表示特性を向上させることができ、全体的な厚さを減少させることができる。

30

【発明を実施するための最良の形態】

【0018】

以下、添付図面を参照して、本発明の望ましい実施例をより詳細に説明する。

【0019】

図1は、本発明の一実施例に係る液晶表示装置のブロックダイヤグラムである。

40

【0020】

図1を参照すると、本発明の一実施例に係る液晶表示装置700は、液晶表示パネル400、光感知部LSP、読み出し部500及び駆動部600を含む。前記液晶表示パネル400は、映像を表示するための表示面を具現し、ユーザが提供する光が前記表示面を通じて入力される。一方、前記読み出し部500と駆動部600は液晶表示パネルの駆動を制御する制御部を構成する。

【0021】

前記光感知部LSPは、前記液晶表示パネル400に内蔵され前記液晶表示パネル400の表示面を通じて入射される前記光を感知する。又、前記光感知部LSPは、前記光が入力された位置情報を有するアナログ信号を出力して前記読み出し部500に提供する。

50

【 0 0 2 2 】

前記読み出し部 5 0 0 は、前記駆動部 6 0 0 から提供される制御信号に応答して前記光感知部 L S P が前記光を感知することができるように前記光感知部 L S P の駆動を制御するのみならず、前記光感知部 L S P から入力された前記アナログ信号をデジタル信号に変換する。前記読み出し部 5 0 0 は、変換された前記デジタル信号を前記駆動部 6 0 0 に伝送する。

【 0 0 2 3 】

前記駆動部 6 0 0 は、前記読み出し部 5 0 0 の駆動を制御するための前記制御信号を前記読み出し部 5 0 0 に提供し、前記読み出し部 5 0 0 から入力された前記デジタル信号に応答して前記液晶表示パネル 4 0 0 を駆動するための駆動信号を出力する。従って、前記液晶表示パネル 4 0 0 は、前記駆動信号に応答して映像を表示する。即ち、前記液晶表示装置 7 0 0 は、前記現在の画面で前記光が入力された位置に対応する指示内容によって以後の画面を表示することができる。

10

【 0 0 2 4 】

図 2 は、図 1 に図示された液晶表示パネルの断面図であり、図 3 は、図 2 に図示された液晶表示パネルを拡大して示した断面図であり、図 4 は、図 3 に図示されたアレー基板を具体的に示した平面図である。

【 0 0 2 5 】

図 2 及び図 3 を参照すると、液晶表示パネル 4 0 0 は、アレー基板 1 0 0、前記アレー基板 1 0 0 と向かい合うカラーフィルタ基板 2 0 0 及び前記アレー基板 1 0 0 とカラーフィルタ基板 2 0 0 との間に介在される液晶層 3 0 0 で構成される。

20

【 0 0 2 6 】

前記アレー基板 1 0 0 は、マトリックス形態に形成された多数の画素部 P P を有する基板である。又、前記アレー基板 1 0 0 には、前記液晶表示パネル 4 0 0 の表示面 4 1 0 から入力される光を感知するための多数の光感知部 L S P がマトリックス形態に形成される。ここで、前記アレー基板 1 0 0 の全体面積において前記光感知部 L S P が占める比率は、前記画素部 P P が占める比率より小さい。従って、前記光感知部 L S P によって前記液晶表示パネル 4 0 0 の全体的な開口率が低下することを減少させることができる。

【 0 0 2 7 】

一方、前記光は前記液晶表示パネル 4 0 0 の外部からユーザのライトペン 8 0 0 を通じて提供される。前記ライトペン 8 0 0 は、前記液晶表示パネル 4 0 0 の表示面 4 1 0 と接触される部分に前記光が発生する発光ダイオード (L i g h t E m i t t i n g D i o d e ; L E D) を内蔵する。

30

【 0 0 2 8 】

図 3 及び図 4 に図示されたように、前記多数の画素部 P P のそれぞれは、第 1 方向 D 1 に延長されたゲートライン G L、前記第 1 方向 D 1 と直交する第 2 方向 D 2 に延長されたデータライン D L、前記ゲートライン G L と前記データライン D L にそれぞれ連結された第 1 薄膜トランジスタ (T h i n F i l m T r a n s i s t o r ; 以下、 T F T) (T 1) 及び前記第 1 T F T (T 1) に連結された透明電極 T E 及び反射電極 R E を含む。

【 0 0 2 9 】

前記第 1 T F T (T 1) は、前記ゲートライン G L から分岐されたゲート電極、前記データライン D L から分岐されたソース電極及び前記透明電極 T E と前記反射電極 R E に連結されたドレイン電極で構成される。

40

【 0 0 3 0 】

一方、前記光感知部 L S P のそれぞれは、外部から提供される光により駆動される第 2 T F T (T 2)、前記第 2 T F T (T 2) と電氣的に連結された第 3 T F T (T 3) 及び前記第 3 T F T (T 3) に結合され、前記第 2 方向 D 2 に延長された第 1 センサーライン S L 1 で構成される。前記光感知部 L S P は、前記第 1 方向 D 1 に延長され、読み出し部 5 0 0 (図 1 に図示されている) から所定の信号を提供受ける第 2 センサーライン S L 2 を更に具備する。

50

【0031】

前記第2TF T(T2)は、前記第2センサーラインSL2から分岐されたゲート電極、前記データラインDLから分岐されたソース電極及び前記第3TF T(T3)に連結されたドレイン電極を具備する。前記第2センサーラインSL2は、前記ゲートラインGLと同一層に形成され、前記ゲートラインGLと所定間隔で離隔された状態で互いに電氣的に絶縁される。

【0032】

又、前記第3TF T(T3)は、前記ゲートラインGLから分岐されたゲート電極、前記第2TF T(T2)のドレイン電極と連結されたソース電極及び前記第1センサーラインSL1から分岐されたドレイン電極を具備する。前記第1センサーラインSL1は、前記データラインDLと同一層に形成され、前記データラインDLと所定間隔で離隔された状態で互いに電氣的に絶縁される。第1TF T(T1)～第3TF T(T3)は、例えば非晶質薄膜トランジスタから構成される。

10

【0033】

前記透明電極TEは、前記第1～第3TF T(T1～T3)をカバーする絶縁膜上で、前記第1TF T(T1)のドレイン電極を露出させるコンタクトホールCONを通じて前記第1TF T(T1)と電氣的に連結される。前記透明電極TEは、透明性導電物質であるインジウムティンオキサイド(Indium Tin Oxide; 以下、ITO)またはインジウムジンクオキサイド(Indium Zinc Oxide; 以下、IZO)からなる。

20

【0034】

一方、前記反射電極REは前記透明電極TE上に形成され、前記透明電極TEと露出させるための透過窓W1及び第2TF T(T2)を露出させるための開口窓W2を具備する。前記反射電極REは、反射率が高いアルミニウム-ネオジム(AlNd)からなる単一反射膜またはアルミニウム-ネオジム(AlNd)とモリブデンタングステン(MoW)からなる二重反射膜で構成されることができる。

【0035】

前記透過窓W1は、前記液晶表示装置において生成され液晶表示パネル400の後面から入射された第1光を透過するための透過部を形成する。又、前記反射電極REは、前記液晶表示装置の外部から提供される第2光が前記液晶表示パネル400の表示面を通じて入射される時、前記第2光を反射する反射部を形成する。

30

【0036】

一方、前記開口窓W2は前記第2TF T(T2)を露出させることにより、前記液晶表示パネル400の外部でユーザにより故意的に提供される前記光が前記第2TF T(T2)に印加されることを容易にする。ここで、前記反射電極REは前記第1及び第3TF T(T1, T3)をカバーすることにより、前記第1及び第3TF T(T1, T3)が前記光に反応することを防止する。

【0037】

ここで、前記第2TF T(T2)はライトペンを用いて前記ユーザが前記液晶表示パネル400に故意的に提供した前記光にのみ応答するように製造される。即ち、前記液晶表示パネル400には前記光以外にも前記液晶表示装置600において生成された第1光及び太陽光のような前記第2光が提供される。この場合、ライトペンを用いて前記ユーザが前記液晶表示パネル400に故意的に提供した光は、前記第1及び第2光の光度より高い光度を有することにより、前記第2TF T(T2)がその光にのみ動作することができるようにする。

40

【0038】

図3及び図4では、前記透明電極TEと反射電極REを具備する半透過型液晶表示装置のみを図示した。しかし、本発明は前記半透過型液晶表示装置にのみ適用されるのではなく、透過型または反射型液晶表示装置にも十分に適用されることができる。

【0039】

50

但し、本発明が前記透過型液晶表示装置に適用される場合、前記透過型液晶表示装置は、前記第1及び第3 TFT (T1, T3) がライトペンからの光に反応しないように前記第1及び第3 TFT (T1, T3) にライトペンからの光が入射されることを遮断するための光遮断部材を更に具備する。

【0040】

図5は、図4に図示されたアレー基板の各画素及び感知部の等価回路図である。

【0041】

図5を参照すると、画素部PPのそれぞれは、ゲートラインGL、データラインDL、第1 TFT (T1) 及び第1 TFT (T1) のドレイン電極に連結された液晶コンデンサC1cを含み、光感知部LSPは第2 TFT (T2)、第3 TFT (T3)、第1及び第2 センサーラインSL1, SL2で構成される。

10

【0042】

ユーザがライトペンを用いて液晶表示パネルの表示面を通じて前記液晶表示パネル400 (図1に図示されている) に内蔵された前記光感知部LSP (図1に図示されている) に光を提供すると、前記第2 TFT (T2) はライトペンからの光に応答して駆動される。前記第2 TFT (T2) が駆動されると、前記データラインDLを通じて前記第2 TFT (T2) のソース電極に提供された第1信号は、前記第2 TFT (T2) のドレイン電極に出力される。ここで、前記第1信号は、駆動部600 (図1に図示されている) から出力され、映像情報を含んでおり、前記第1 TFT (T1) を通過して画素電極に印加されるデータ駆動電圧である。

20

【0043】

以後、前記ゲートラインGLに第2信号が提供され、その第2信号によって前記第3 TFT (T3) が駆動された状態で、前記第2 TFT (T2) のドレイン電極から出力された前記第1信号が前記第3 TFT (T3) のソース電極に提供される。従って、前記第3 TFT (T3) のドレイン電極には前記第1信号が出力される。ここで、前記第2信号は駆動部600から出力され前記第1 TFT (T1) のゲート電極に印加されるゲート駆動電圧である。

【0044】

前記第1信号は、前記第3 TFT (T3) のドレイン電極に連結された前記第1センサーラインSL1を通じて読み出し部500 (図1に図示されている) に入力される。以後の動作過程は図1及び図2と関連して説明したので省略する。

30

【0045】

図6乃至図9は、図3に図示されたアレー基板の製造工程を示した工程図である。

【0046】

図6を参照すると、アレー基板に全体的に第1導電物質 (図示せず) を形成して、前記第1導電物質をパターニングして第1導電パターンを形成する。前記第1導電パターンは、第1方向D1に延長されたゲートラインGL及び第2センサーラインSL2を含む。前記第1導電パターンは、前記ゲートラインGLから分岐された第1 TFTのゲート電極GE1及び第3 TFTのゲート電極GE3を更に含む。

【0047】

図7を参照すると、前記第1導電パターンが形成された前記アレー基板上に半導体膜 (図示せず) を形成し、前記半導体膜をタパーニングして、第1乃至第3 TFTのゲート電極GE1, GE2, GE3上に半導体パターンSPをそれぞれ形成する。

40

【0048】

図8を参照すると、前記半導体パターンSPが形成された前記アレー基板上に全体的に第2導電物質 (図示せず) を形成し、前記第2導電物質をパターニングして第2導電パターンを形成する。前記第2導電パターンは、第1方向D1と垂直する第2方向D2に延長されたデータラインDL及び第1センサーラインSL1を含む。

【0049】

又、前記第2導電パターンは、前記データラインDLから分岐された第1 TFT (T1

50

）のソース電極及びドレイン電極 $SE1, DE1$ 、第2 TFT ($T2$) のソース及びドレイン電極 $SE2, DE2$ 、前記第1センサーライン $SL1$ から分岐された第3 TFT ($T3$) のソース電極及びドレイン電極 $SE3, DE3$ を更に含む。

【0050】

図4を更に参照すると、アレー基板上には第1 TFT ($T1$) のドレイン電極と電氣的に連結され、ITOまたはIZOからなる透明電極 TE が形成される。

【0051】

図9を参照すると、透明電極 TE 上には前記透明電極 TE の一部分を露出させるための透過窓 $W1$ 及び第2 TFT ($T2$) を露出させるための開口窓 $W2$ を具備する反射電極 RE が形成される。

【0052】

前記透過窓 $W1$ は透過部を形成し、前記反射電極 RE は反射部を形成する。前記開口窓 $W2$ は、第2 TFT ($T2$) を露出させることにより、ライトペンから提供される光が前記第2 TFT ($T2$) に入射されることを容易にする。一方、前記反射電極 RE は前記第1及び第3 TFT ($T1, T3$) をカバーすることにより、前記第1及び第3 TFT ($T1, T3$) が前記光に反応することを防止する。

【0053】

図10は、本発明の他の実施例に係る液晶表示パネルを示した断面図であり、図11は、図10に図示されたアレー基板を具体的に示した平面図である。

【0054】

図10及び図11を参照すると、本発明の他の実施例に係る液晶表示パネルは多数の画素部及び多数の光感知部を含む。

【0055】

前記多数の画素部 PP のそれぞれは、第1方向 $D1$ に延長されたゲートライン GL 、前記第1方向 $D1$ と直交する第2方向 $D2$ に延長された第1データライン $DL1$ 、前記ゲートライン GL と前記第1データライン $DL1$ にそれぞれ連結された第1 TFT ($T1$) 及び前記第1 TFT ($T1$) に連結された透明電極 TE 及び反射電極 RE を含む。前記第1 TFT ($T1$) は、前記ゲートライン GL に印加されるゲート駆動電圧に応答して前記第1データライン $DL1$ に印加される映像信号を前記ソース電極から入力受けて前記ドレイン電極に出力する。

【0056】

一方、前記多数の光感知部 LSP のそれぞれは、外部から提供される光によって駆動される第2 TFT ($T2$)、前記第2 TFT ($T2$) と電氣的に連結された第3 TFT ($T3$) 及び前記第3 TFT ($T3$) に結合され、前記第2方向 $D2$ に延長された第1センサーライン $SL1$ 、前記第1方向 $D1$ に延長され、読み出し部500 (図1に図示されている) から第1信号を提供受ける第2センサーライン $SL2$ を具備する。

【0057】

前記第2 TFT ($T2$) は、前記第2センサーライン $SL2$ から分岐されたゲート電極、前記ゲート電極に結合されたソース電極及び前記第3 TFT ($T3$) に連結されたドレイン電極を具備する。前記第2 TFT ($T2$) の前記ゲート電極と前記ソース電極を電氣的に連結させることにより、前記ゲート電極に提供された第1信号は前記ソース電極に印加される。即ち、前記読み出し部500から出力された第1信号は、前記第2センサーライン $SL2$ を通じて前記ゲート電極に提供された後、前記ソース電極に印加される。従って、前記第2 TFT ($T2$) が光に応答して駆動されると、前記第1信号は前記第2 TFT ($T2$) のドレイン電極に出力される。

【0058】

前記第3 TFT ($T3$) は、前記ゲートライン GL から分岐されたゲート電極、前記第2 TFT ($T2$) のドレイン電極と連結されたソース電極及び前記第1センサーライン $SL1$ から分岐されたドレイン電極を具備する。前記第2 TFT ($T2$) のドレイン電極から出力された前記第1信号は、前記第3 TFT ($T3$) のソース電極に提供される。前記

第1信号は、前記ゲートラインGLに提供される前記ゲート駆動電圧である第2信号に
応答して前記第3TF T(T3)が動作する時、前記第3TF T(T3)のドレイン電極に
出力される。以後に、前記第1信号は、前記第3TF T(T3)のドレイン電極と連結さ
れた前記第1センサーラインSL1を通じて前記読み出し部500に入力される。

【0059】

図4に示したように、前記第2TF T(T2)のソース電極が前記第1データラインDL1
から分岐される本発明の一実施例とは異なり、本発明の他の実施例に係る前記第2TF
T(T2)のソース電極は前記第2TF T(T2)のゲート電極とコンタクトされる。
従って、前記第1データラインDL1にかかる負荷を減少させることができ、このために
前記映像信号の遅延を防止することができる。

10

【0060】

又、前記第2TF T(T2)のソース電極が前記第1データラインDL1から分岐され
ると、前記光感知部LSPが連結された第1データラインDL1にかかる負荷と、前記光
感知部LSPが連結されない第2データラインDL2にかかる負荷とに差が発生する。前
記第1及び第2データラインDL1,DL2間の負荷の大きさが異なるので、前記液晶表
示パネル400にはクロストーク(crosstalk)またはフリッカー(flicker)現象が発生する。

【0061】

このように、前記第2TF T(T2)のソース電極が前記第2TF T(T2)のゲート
電極とコンタクトされると、前記第1及び第2データラインDL1,DL2間にかかる負
荷が同じになり、これにより前記液晶表示パネル400の表示特性を向上させることが
できる。

20

【0062】

図12は、図11に図示されたアレー基板の画素部及び光感知部の等価回路図である。

【0063】

図12を参照すると、光感知部へ光が提供されると、第2TF T(T2)は前記光に応
答して駆動される。前記第2TF T(T2)が駆動されると、第2センサーラインSL2
を通じて前記第2TF T(T2)のゲート電極に提供された第1信号は、前記第2TF T
(T2)のソース電極に提供された後、前記第2TF T(T2)のドレイン電極に出力され
る。ここで、前記第1信号は読み出し部500(図1に図示されている)から出力され
前記第2センサーラインSL2に提供された信号である。

30

【0064】

前記第2TF T(T2)のドレイン電極から出力された前記第1信号が前記第3TF T
(T3)のソース電極に提供される。以後、前記ゲートラインGLに提供された第2信号
に応答して前記第3TF T(T3)が駆動されると、前記第3TF T(T3)のドレイン
電極には前記第1信号が出力される。

【0065】

図13は、本発明の他の実施例に係る液晶表示パネルを示した断面図であり、図14は
、図13に図示されたアレー基板を具体的に示した平面図である。

【0066】

40

図13及び図14を参照すると、本発明の他の実施例に係る液晶表示パネル430のア
レー基板100は、多数の画素部PP及び多数の赤外線感知部ISPを具備する。

【0067】

前記多数の画素部PPのそれぞれは、ゲートラインGL、データラインDL、第1TF
T(T1)及び透明電極TE及び反射電極REを含む。

【0068】

前記多数の赤外線感知部ISPのそれぞれは、コンデンサC1、第2TF T(T2)及
びセンサーラインSLで構成され、前記液晶表示パネル430の表示面410を通じて提
供される赤外線が提供された位置を感知し、前記位置情報を有するアナログ信号を出力す
る。

50

【0069】

前記コンデンサC1は、前記ゲートラインGLと絶縁された状態で前記第1方向D1に延長された電極ラインEL1及び前記電極ラインEL1と絶縁層を挟んで向かい合う焦電気薄膜PE1で構成される。前記焦電気薄膜PE1は、外部から提供される前記赤外線により伝導性を有する物質として、前記赤外線に反応してキャリアを発生させる。

【0070】

一方、前記電極ラインEL1は読み出し部500に連結され所定信号の入力を受ける。前記電極ラインEL1は、前記ゲートラインGLと同一層に形成され、前記ゲートラインGLと所定間隔で離隔された状態で第1方向D1に延長され互いに電氣的に絶縁状態を維持する。

10

【0071】

又、前記センサーラインSLは、前記データラインDLと同一層に形成される。前記センサーラインSLは、前記データラインDLと所定間隔で離隔された状態で前記第1方向D1と直交する第2方向D2に延長され互いに電氣的に絶縁状態を維持する。

【0072】

一方、前記第2TF T(T2)は、前記ゲートラインGLから分岐されたゲート電極、前記焦電気薄膜PE1と接続されたソース電極及び前記センサーラインSLから分岐されたドレイン電極を具備する。

【0073】

前記第2TF T(T2)のソース電極は、前記焦電気薄膜PE1を全体的にカバーしながら連結される。前記第2TF T(T2)のソース電極は、透明性導電物質であるITOからなり、前記赤外線は前記第2TF T(T2)のソース電極を通過して前記焦電気薄膜PE1に提供される。ここで、前記第2TF T(T2)のソース電極と同時にパターンニングされる前記センサーラインSL、前記データラインDL、前記第1TF T(T1)のソース及びドレイン電極、前記第2TF T(T2)のドレイン電極も前記ITOからなることが好ましい。

20

【0074】

図15は、図14に反射電極が具備された状態を示した平面図である。

【0075】

図13及び図15を参照すると、透明電極TEは第1及び第2TF T(T1, T2)をカバーする絶縁膜上で前記第1TF T(T1)のドレイン電極を露出させるためのコンタクトホールCONを通じて前記第1TF T(T1)と電氣的に連結される。前記反射電極REは、前記透明電極TE上に具備され、前記反射電極REは、前記透明電極TEと部分的に対応して前記透明電極TEを露出させるための透過窓W1及び前記焦電気薄膜PE1を露出させるための開口窓W2をそれぞれ具備する。

30

【0076】

前記開口窓W2は、前記焦電気薄膜PE1を露出させることにより、前記液晶表示パネル430の外部でユーザにより故意的に提供される前記赤外線が前記焦電気薄膜PE1に印加されることを容易にする。

【0077】

図13乃至図15では、前記透明電極TEと反射電極REを具備する半透過型液晶表示装置のみを図示した。しかし、本発明は前記半透過型液晶表示装置にのみ適用されるのではなく、透過型又は反射型液晶表示装置にも十分に適用されることができる。

40

【0078】

但し、本発明が前記透過型液晶表示装置に適用される場合、前記透過型液晶表示装置は、前記第1TF T(T1)が前記赤外線に反応しないように前記第1TF T(T1)上には前記赤外線を遮断するための赤外線遮断部材を更に具備する。

【0079】

図16は、図14に図示されたアレー基板の各画素及び赤外線感知部の等価回路図である。

50

【 0 0 8 0 】

図 1 6 を参照すると、画素部 P P のそれぞれは、ゲートライン G L、データライン D L、第 1 T F T (T 1) 及び第 1 T F T (T 1) のドレイン電極に連結された液晶コンデンサ C 1 c を含み、赤外線感知部 I S P は、電極ライン E L 1、コンデンサ C 1、第 2 T F T (T 2) 及びセンサーライン S L で構成される。

【 0 0 8 1 】

赤外線感知部 I S P に赤外線が提供されると、前記コンデンサ C 1 は前記赤外線にตอบสนองして第 1 信号を充電する。以後、前記ゲートライン G L に印加された第 2 信号にตอบสนองして前記第 2 T F T (T 2) が駆動されると、前記コンデンサ C 1 に充電された第 1 信号は前記第 2 T F T (T 2) のソース電極に提供された後、前記第 2 T F T (T 2) のドレイン電極に出力される。ここで、前記第 2 信号は、駆動部 6 0 0 から出力され前記第 1 T F T (T 1) のゲート電極に印加されるゲート駆動電圧である。

10

【 0 0 8 2 】

以後、前記第 2 T F T (T 2) のドレイン電極に出力された前記第 1 信号は前記センサーライン S L に入力された後、読み出し部 5 0 0 に提供される。従って、前記読み出し部 5 0 0 は前記第 2 信号により前記液晶表示パネル 4 0 0 の外部で前記紫外線が提供された位置情報を前記赤外線感知部 I S P から受信することができる。

【 0 0 8 3 】

図 1 7 は、本発明の他の実施例に係る液晶表示装置のブロックダイヤグラムである。

【 0 0 8 4 】

20

図 1 7 を参照すると、本発明の他の実施例に係る液晶表示装置 9 0 0 は、液晶表示パネル 4 5 0、圧力感知部 P S P 1、読み出し部 5 0 0 及び駆動部 6 0 0 を含む。前記液晶表示パネル 4 5 0 は、映像を表示するための表示面を具現し、ユーザが提供する圧力が前記表示面を通じて入力される。

【 0 0 8 5 】

前記圧力感知部 P S P 1 は、前記液晶表示パネル 4 5 0 に内蔵され前記液晶表示パネル 4 5 0 の表示面を通じて提供される前記圧力を受信する。又、前記圧力感知部 P S P 1 は、前記圧力が加わる位置情報を有するアナログ信号を出力して前記読み出し部 5 0 0 に提供する。

【 0 0 8 6 】

30

前記読み出し部 5 0 0 は、前記駆動部 6 0 0 から提供される制御信号にตอบสนองして前記圧力感知部 P S P 1 が前記圧力を感知することができるように駆動を制御する。又、前記読み出し部 5 0 0 は、前記圧力感知部 P S P 1 から入力された前記アナログ信号をデジタル信号に変換し、前記デジタル信号を前記駆動部 6 0 0 に伝送する。

【 0 0 8 7 】

前記駆動部 6 0 0 は、前記制御信号を前記読み出し部 5 0 0 に提供するのみならず、前記読み出し部 5 0 0 から入力された前記デジタル信号にตอบสนองして前記液晶表示パネル 4 5 0 を駆動するための駆動信号を出力する。従って、前記液晶表示パネル 4 5 0 は前記駆動信号にตอบสนองして映像を表示する。即ち、前記液晶表示装置 9 0 0 は、前記現在の画面で前記圧力が加わる位置に対応する指示内容を以後の画面で表示することができる。

40

【 0 0 8 8 】

図 1 8 は、図 1 7 に図示された液晶表示パネルを示した断面図であり、図 1 9 は、図 1 8 に図示された液晶表示パネルを拡大して示した断面図であり、図 2 0 は、図 1 9 に図示されたアレー基板を具体的に示した平面図である。

【 0 0 8 9 】

図 1 8 及び図 1 9 を参照すると、液晶表示パネル 4 5 0 は、アレー基板 1 0 0、前記アレー基板 1 0 0 と向かい合うカラーフィルター基板 2 0 0、前記アレー基板 1 0 0 と前記カラーフィルター基板 2 0 0 との間に介在された液晶層 3 0 0 及び前記アレー基板 1 0 0 と前記カラーフィルター基板 2 0 0 との間で二つの基板を所定間隔で離隔させるためのセルギャップ維持部材 3 5 0 を含む。

50

【0090】

前記アレー基板100は、マトリックス形態に配置された多数の画素部PP及び前記液晶表示パネル450の外部から加わる圧力を感知するための多数の圧力感知部PSP1を具備する。前記セルギャップ維持部材350は、前記多数の圧力感知部PSP1が形成された位置に対応するように具備される。前記圧力はユーザの指950またはペンを用いて前記液晶表示パネル450の表示面410に提供されることができる。以後、前記圧力は前記セルギャップ維持部材350を通じて前記多数の圧力感知部PSP1に伝達される。

【0091】

前記圧力が、前記セルギャップ維持部材350を通じて前記多数の圧力感知部PSP1に容易に伝達されることができるようにするために、前記カラーフィルター基板200は、前記圧力による変更が容易なプラスチック材質で構成される。しかし、前記アレー基板100は前記圧力により変更されるのとは関係がないので、プラスチックのみならずガラスでも構成されることができる。

10

【0092】

図19及び図20に図示されたように、前記多数の画素部PPのそれぞれは、ゲートラインGL、データラインDL、第1TFT(T1)及び透明電極TEで構成される。

【0093】

一方、前記多数の圧力感知部PSP1のそれぞれは、コンデンサC2、第2TFT(T2)及びセンサーラインSLで構成され、前記液晶表示パネル450の表示面410に圧力が加わる位置を感知して、前記位置情報を有するアナログ信号を出力する。

20

【0094】

前記コンデンサC2は、前記ゲートラインGLと絶縁された状態で前記第1方向D1に延長された電極ラインEL2及び前記電極ラインEL2と絶縁層を挟んで向かい合う圧電薄膜PE2で構成される。ここで、前記圧電薄膜PE2は、圧電効果を有する高分子フィルムで構成される。前記高分子フィルムには高温高電界で圧電効果が現れるポリフッ化ビニリデン(Polyvinylidene fluoride; PTFE)またはポリフッ化ビニル(Polyvinyl fluoride; PVF)などがある。圧電薄膜PE2は、セルギャップ維持部材350と電極ラインEL2との間に介在される。また、圧電薄膜PE2は、第2TFT(T2)のソース電極と電氣的に接続されている。

【0095】

30

前記圧電薄膜PE2に前記圧力が提供されると、前記圧電薄膜PE2は前記圧力に反応してキャリアを発生させる。一方、前記電極ラインEL2は、読み出し部に連結され所定の信号を入力受ける。

【0096】

一方、前記第2TFT(T2)は、前記ゲートラインGLから分岐されたゲート電極、前記圧電薄膜PE2に連結されたソース電極及び前記センサーラインSLから分岐されたドレイン電極を具備する。

【0097】

図21は、図20に図示されたアレー基板の各画素及び圧力感知部の等価回路図である。

40

【0098】

図21を参照すると、多数の画素部PPのそれぞれは、ゲートラインGL、データラインDL、第1TFT(T1)及び第1TFT(T1)のドレイン電極に連結された液晶コンデンサC1cを含み、圧力感知部PSP1は電極ラインEL2、コンデンサC2、第2TFT(T2)及びセンサーラインSLで構成される。

【0099】

圧力感知部PSP1に圧力を加えると、前記コンデンサC2は前記圧力に応答して第1信号を充電する。以後、前記ゲートラインGLに印加された第2信号に応答して前記第2TFT(T2)が駆動されると、前記コンデンサC2に充電された第1信号は前記第2TFT(T2)のソース電極に提供された後、前記第2TFT(T2)のドレイン電極に出

50

力される。ここで、前記第2信号は、駆動部600から出力され前記第1TFT(T1)のゲート電極に印加されるゲート駆動電圧である。

【0100】

以後、前記第2TFT(T2)のドレイン電極に出力された前記第1信号は、前記センサーラインSLに入力された後、読み出し部500に提供される。従って、前記読み出し部500は前記第2信号により前記液晶表示パネル450の外部で前記圧力が提供された位置情報を前記圧力感知部PSP1から受信することができる。

【0101】

図22は、本発明の他の実施例に係る液晶表示パネルを示した断面図であり、図23は、図22に図示されたアレー基板を具体的に示した平面図である。

10

【0102】

図22及び図23を参照すると、本発明の他の実施例によるとアレー基板100は多数の画素部PP及び前記液晶表示パネル470の外部から加わる圧力を感知するための多数の圧力感知部PSP2を具備する。

【0103】

前記アレー基板100には、n個のゲートライン及びm個のデータラインが具備される。ここで、前記n及びmは、2以上の自然数である。前記多数の画素部のそれぞれは、前記n個のゲートラインのうち、i番目ゲートラインGLi、前記m個のデータラインのうち、j番目データラインDLj、前記i番目ゲートラインGLi及びj番目データラインDLjに連結された第1TFT(T1)及び前記第1TFT(T1)に連結された透明電極TEで構成される。ここで、iは1～nの自然数のうち1個であり、jは1～mの自然数のうち1個である。

20

【0104】

一方、前記多数の圧力感知部PSP2のそれぞれは、i番目ゲートラインGLiに連結された第2TFT(T2)、i+1番目ゲートラインGLi+1に連結された第3TFT(T3)、前記第2TFT(T2)と第3TFT(T3)との間に連結されたコンデンサC3及びセンサーラインSLを含む。

【0105】

前記第3TFT(T3)は、前記i+1番目ゲートラインGLi+1から分岐されたゲート電極、前記コンデンサ及び前記第2TFTに連結されたソース電極及び前記センサーラインSLから分岐されたドレイン電極で構成される。前記第2TFT(T2)は、前記i番目ゲートラインGLiから分岐されたゲート電極、前記ゲート電極と連結されたソース電極及び前記第3TFT(T3)のソース電極及び前記コンデンサの第1電極に連結されたドレイン電極で構成される。

30

【0106】

前記コンデンサC3は、前記第2TFT(T2)のドレイン電極と前記第3TFT(T3)のソース電極と連結された第1電極及び絶縁層を挟んで前記第1電極と向かい合い、前記第3TFT(T3)のゲート電極と連結された第2電極で構成される。前記第1及び第2電極は、前記セルギャップ維持部材350が具備された位置に形成される。圧力は、セルギャップ維持部材350を介して第1電極に提供される。このとき、第1電極と第2電極との距離が減少することにより、コンデンサC3の静電容量が増加する。

40

【0107】

図24は、図23に図示されたアレー基板の各画素及び圧力感知部の等価回路図である。

【0108】

図24を参照すると、多数の画素部のそれぞれは、i番目ゲートラインGLi、j番目データラインDLj、第1TFT(T1)及び前記第1TFT(T1)のドレイン電極に連結された液晶コンデンサC1cを含み、圧力感知部PSP2は、第2TFT(T2)、コンデンサC3、第3TFT(T3)及びセンサーラインSLで構成される。

【0109】

50

前記 i 番目ゲートライン G L i に印加された第 1 信号にตอบสนองして前記第 2 T F T (T 2) が駆動され、前記第 2 T F T (T 2) はソース電極を通じて入力された前記第 1 信号をドレイン電極に出力する。ここで、前記第 1 信号は、駆動部から出力されて i 番目ゲートライン G L i を通じて前記第 1 T F T (T 1) のゲート電極に印加されるゲート駆動電圧である。

【 0 1 1 0 】

前記圧力感知部 P S P 2 に圧力を加えると、前記コンデンサ C 3 は、前記圧力にตอบสนองして第 2 信号を充電する。以後、前記第 3 T F T (T 3) は、前記コンデンサ C 3 に充電された前記第 2 信号によって駆動され前記第 2 T F T (T 2) から提供された前記第 1 信号を前記センサーライン S L に出力する。

10

【 0 1 1 1 】

前記第 3 T F T (T 3) のドレイン電極に出力された前記 i 番目ゲートライン G L i に印加された第 1 信号は、前記センサーライン S L に入力された後、読み出し部 5 0 0 に提供される。従って、前記読み出し部 5 0 0 は前記第 1 信号によって前記液晶表示パネル 4 5 0 の外部で前記圧力が加わる位置情報を前記圧力感知部 P S P 2 から受信することができる。

【 0 1 1 2 】

図 2 5 は、本発明の他の実施例に係る液晶表示装置の構成を具体的に示した平面図である。但し、図 2 5 を説明することにおいて、本発明の一実施例として図示された液晶表示パネルを例として説明する。従って、図 1 乃至図 5 に図示された構成要素を同一な構成要素には同一の参照符号を付与し、その説明は省略する。

20

【 0 1 1 3 】

図 2 5 を参照すると、本発明の他の実施例に係る液晶表示装置 1 0 0 0 は、光感知部 L S P を内蔵する液晶表示パネル 4 0 0 及び前記液晶表示パネル 4 0 0 上に具備され前記液晶表示パネル 4 0 0 を駆動するためのゲート及びデータ駆動部 6 1 0 , 6 2 0 を含む。前記液晶表示装置 1 0 0 0 は、前記データ駆動部 6 2 0 に内蔵され第 2 センサーライン S L 2 から出力されるアナログ信号をデジタル信号に変換する第 1 読み出し部 5 1 0 及び前記ゲート駆動部 6 1 0 に内蔵され前記光感知部 L S P の駆動を制御する第 2 読み出し部 5 2 0 を更に含む。

【 0 1 1 4 】

30

前記ゲート駆動部 6 1 0 、データ駆動部 6 2 0 、第 1 及び第 2 読み出し部 5 1 0 , 5 2 0 は、タイミングコントローラ 6 5 0 によって制御される。前記タイミングコントローラ 6 5 0 は、前記第 1 及び第 2 読み出し部 5 1 0 , 5 2 0 の駆動を制御するための制御信号を出力する。一方、前記ゲート駆動部 6 1 0 、データ駆動部 (6 2 0) 、タイミングコントローラなどは前記駆動部 (図 1 、 6 0 0) を構成する。

【 0 1 1 5 】

前記液晶表示パネル 4 0 0 は、映像を表示するための表示領域 D A と前記表示領域 D A の周辺に具備された第 1 及び第 2 周辺領域 P A 1 , P A 2 に区分される。前記液晶表示パネル 4 0 0 の前記表示領域 D A 内には、光感知部 L S P と画素部 P P が形成される。

【 0 1 1 6 】

40

前記第 1 周辺領域 P A 1 には、前記ゲート駆動部 6 1 0 が前記画素部 P P と同一な工程によって集積され、前記第 2 周辺領域 P A 2 にはチップ形態のデータ駆動部 6 2 0 が実装される。前記第 1 読み出し部 5 1 0 は、前記データ駆動部 6 2 0 内に内蔵され前記液晶表示パネル 4 0 0 の前記第 2 周辺領域 P A 2 に実装され、前記第 2 読み出し部 5 2 0 は、前記ゲート駆動部 6 1 0 と共に前記第 2 周辺領域 P A 1 内に集積される。

【 0 1 1 7 】

このように、前記第 1 及び第 2 読み出し部 5 1 0 , 5 2 0 が前記液晶表示パネル 4 0 0 上に集積または実装される方式で具備されることにより、前記第 1 及び第 2 読み出し部 5 1 0 , 5 2 0 が配置されるための空間の追加が発生されなく、これにより、前記液晶表示装置 1 0 0 0 の全体的なサイズが増加されることを防止することができる。

50

【 0 1 1 8 】

図 2 6 は、本発明の他の実施例に係る液晶表示装置の構成を具体的に示した平面図である。

【 0 1 1 9 】

図 2 6 を参照すると、本発明の第 6 実施例に係る液晶表示装置 1 0 0 0 は光感知部 L S P を内蔵する液晶表示パネル 4 0 0、ゲート及びデータ駆動部 6 6 0、6 7 0 を含む。前記ゲート及びデータ駆動部 6 6 0、6 7 0 は、タイミングコントローラー 6 5 0 により制御される。

【 0 1 2 0 】

前記ゲート駆動部 6 6 0 は、第 1 センサーライン S L 1 を通じて前記光感知部 L S P と電氣的に連結され、前記データ駆動部 6 7 0 は、第 2 センサーライン S L 2 を通じて前記光感知部 L S P と電氣的に連結される。前記ゲート駆動部 6 6 0 は、前記タイミングコントローラー 6 5 0 から出力される第 1 制御信号に応答して前記光感知部 L S P の駆動を制御する。前記データ駆動部 6 7 0 は、前記タイミングコントローラー 6 5 0 から出力される第 2 制御信号に応答して、前記光感知部 L S P から出力されるアナログ信号の入力を受け、前記アナログ信号をデジタル信号に変換する。図 2 2 及び図 2 3 では、前記駆動部 6 1 0、6 6 0 が前記液晶表示パネル 4 0 0 上に集積された構造のみを図示した。しかし、前記ゲート駆動部 6 1 0、6 6 0 は、チップ形態として前記液晶表示パネル 4 0 0 上に実装されることができる。

【 産業上の利用可能性 】

【 0 1 2 1 】

このような液晶表示パネル、これを具備した液晶表示装置及びこの製造方法によると、液晶表示パネルには表示面から提供される光に応答して前記光が提供された位置情報を有するアナログ信号を出力するための光感知部が内蔵される。

【 0 1 2 2 】

従って、液晶表示装置は、液晶表示パネルと別にタッチパネルを具備しないので、液晶表示パネルとタッチパネルとの間に空気層が形成されることを防止することができる。これにより、液晶表示装置の表示特性を向上させることができる。また、タッチパネルの厚さほど液晶表示装置の全体的な厚さが増加されることを防止することにより液晶表示装置の薄型化を具現することができる。

【 0 1 2 3 】

又、感知部が液晶表示パネルを製造する工程上で共に製造されるため、タッチパネルを形成するための別の工程が追加されない。これにより、液晶表示装置の製造原価を節減することができ、生産性を向上させることができる。

【 0 1 2 4 】

又、データラインのそれぞれに結合されるスイッチング素子の個数を一定に維持することにより、データラインにかかる負荷を同一に維持するのみならず、負荷の量も減少させることができる。これにより、液晶表示パネルの画面上に示すクロストーク及びフリッカー現象を防止し、液晶表示装置の表示特性を向上させることができる。

【 0 1 2 5 】

以上、本発明の実施例によって詳細に説明したが、本発明はこれに限定されず、本発明が属する技術分野において通常の知識を有するものであれば本発明の思想と精神を離れることなく、本発明を修正または変更できる。

【 図面の簡単な説明 】

【 0 1 2 6 】

【 図 1 】 本発明の一実施例に係る液晶表示装置のブロックダイヤグラムである。

【 図 2 】 図 1 に図示された液晶表示パネルの断面図である。

【 図 3 】 図 2 に図示された液晶表示パネルを拡大して示した断面図である。

【 図 4 】 図 3 に図示されたアレー基板を具体的に示した平面図である。

【 図 5 】 図 4 に図示されたアレー基板の各画素及び光感知部の等価回路図である。

【図 6】図 3 に図示されたアレー基板の製造工程を示した工程図である。
 【図 7】図 3 に図示されたアレー基板の製造工程を示した工程図である。
 【図 8】図 3 に図示されたアレー基板の製造工程を示した工程図である。
 【図 9】図 3 に図示されたアレー基板の製造工程を示した工程図である。
 【図 10】本発明の他の実施例に係る液晶表示パネルを示した断面図である。
 【図 11】図 10 に図示されたアレー基板を具体的に示した平面図である。
 【図 12】図 11 に図示されたアレー基板の各画素及び光感知部の等価回路図である。
 【図 13】本発明の他の実施例に係る液晶表示パネルを示した断面図である。
 【図 14】図 13 に図示されたアレー基板を具体的に示した平面図である。
 【図 15】図 14 に反射電極が具備された状態を示した平面図である。
 【図 16】図 14 に図示されたアレー基板の各画素及び赤外線感知部の等価回路図である

10

。【図 17】本発明の他の実施例に係る液晶表示装置のブロックダイヤグラムである。
 【図 18】図 17 に図示された液晶表示パネルを示した断面図である。
 【図 19】図 18 に図示された液晶表示パネルを拡大して示した断面図である。
 【図 20】図 19 に図示されたアレー基板を具体的に示した平面図である。
 【図 21】図 20 に図示されたアレー基板の各画素及び圧力感知部の等価回路図である。
 【図 22】本発明の他の実施例に係る液晶表示パネルを示した断面図である。
 【図 23】図 22 に図示されたアレー基板を具体的に示した平面図である。
 【図 24】図 23 に図示されたアレー基板の各画素及び圧力感知部の等価回路図である。
 【図 25】本発明の他の実施例に係る液晶表示装置の構成を具体的に示した平面図である

20

。【図 26】本発明の他の実施例に係る液晶表示装置の構成を具体的に示した平面図である

【符号の説明】

【 0 1 2 7 】

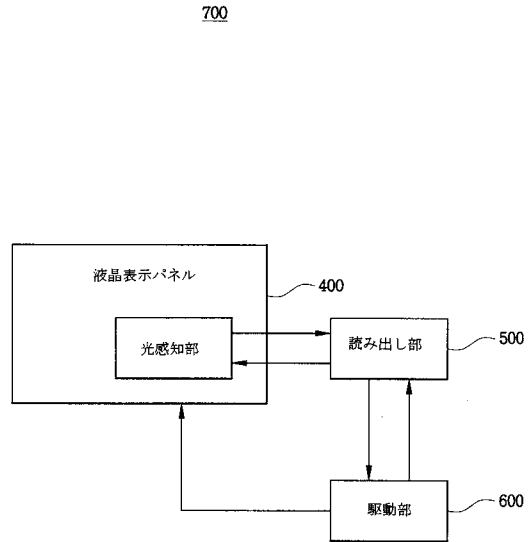
1 0 0 アレー基板
 2 0 0 カラーフィルター基板
 3 0 0 液晶層
 3 5 0 セルギャップ維持部材
 4 0 0 , 4 5 0 , 4 7 0 液晶表示パネル
 4 1 0 表示面
 5 0 0 読み出し部
 6 0 0 駆動部
 6 2 0 データ駆動部
 6 5 0 タイミングコントローラー
 7 0 0 , 9 0 0 液晶表示装置
 8 0 0 ライトペン
 9 5 0 ユーザの指
 C 1 c 液晶コンデンサ
 C O N コンタクトホール
 D L データライン
 G L ゲートライン
 I S P 赤外線感知部
 L S P 光感知部
 P P 画素部
 P S P 1 圧力感知部
 R E 反射電極
 S L センサーライン
 T E 透明電極

30

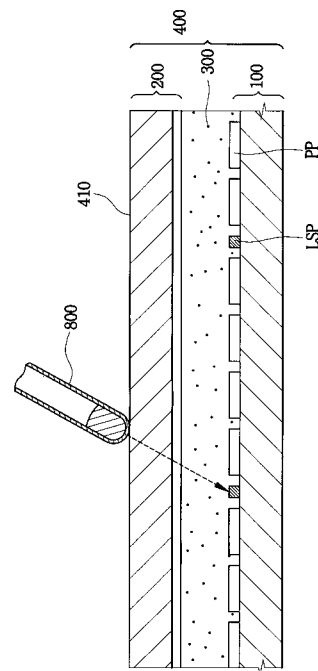
40

50

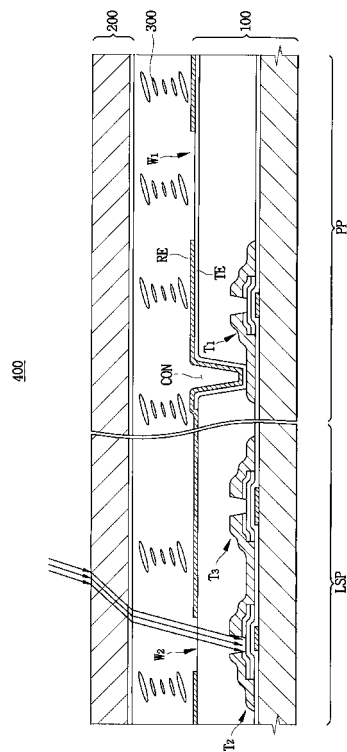
【図 1】



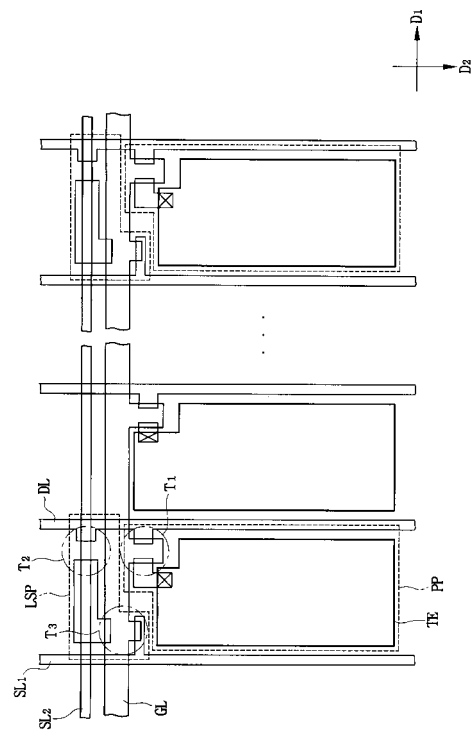
【図 2】



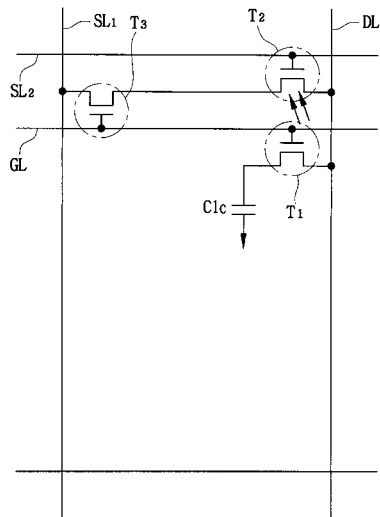
【図 3】



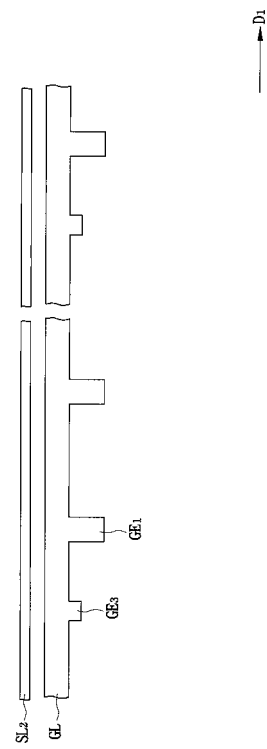
【図 4】



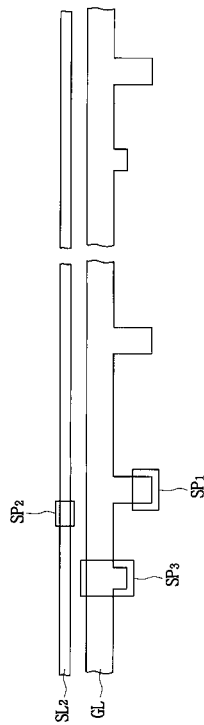
【図 5】



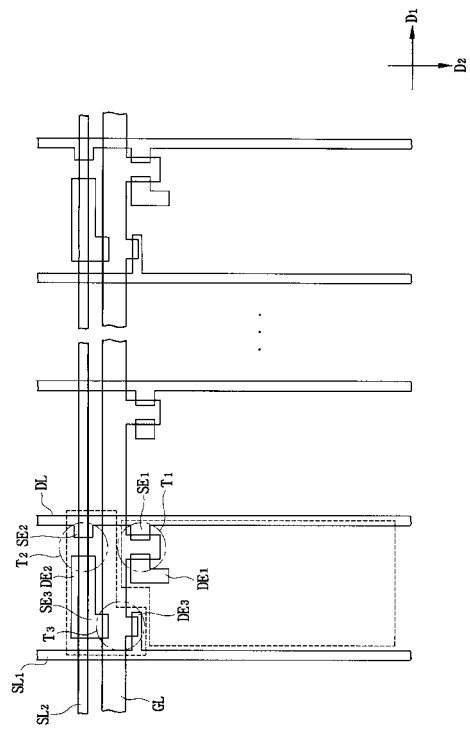
【図 6】



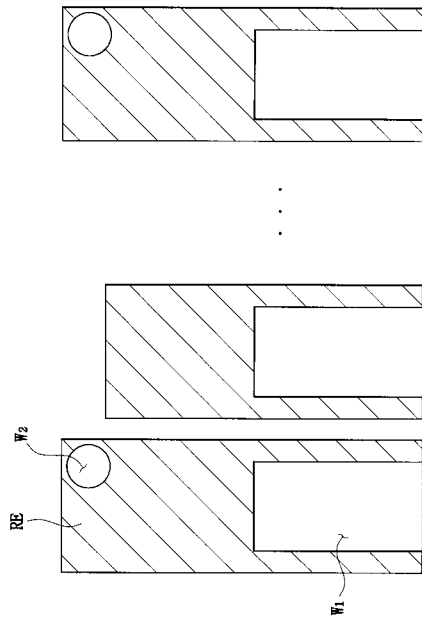
【図 7】



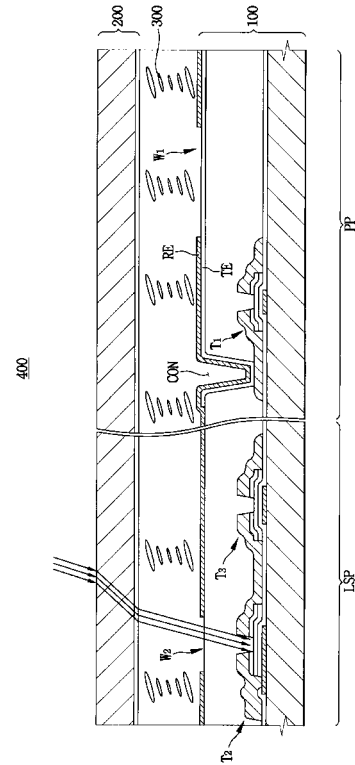
【図 8】



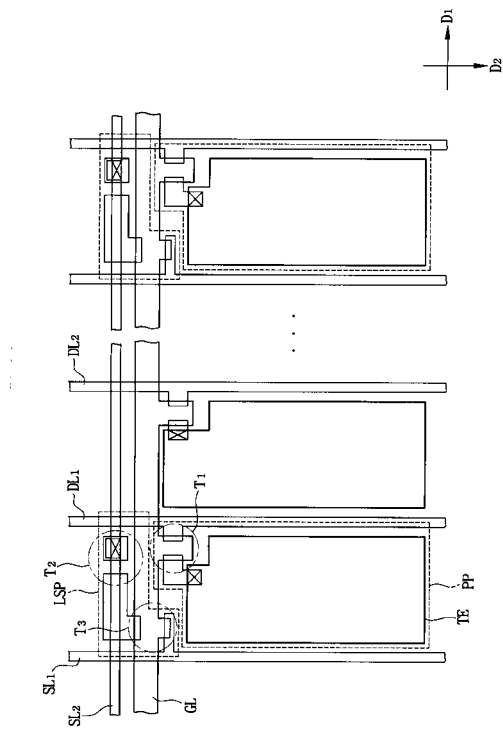
【図 9】



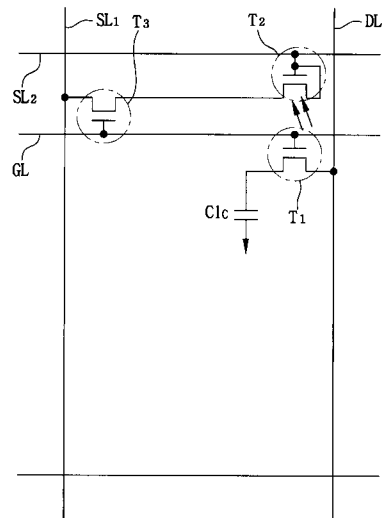
【図 10】



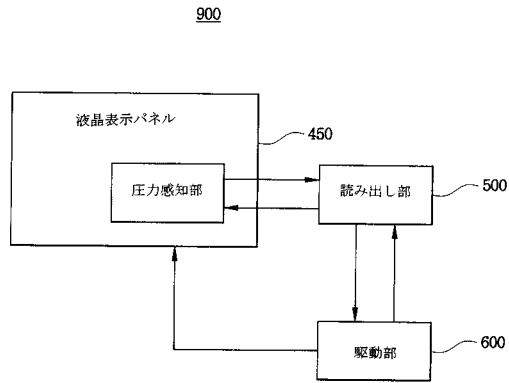
【図 11】



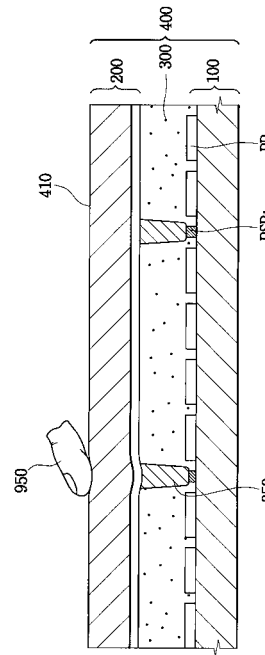
【図 12】



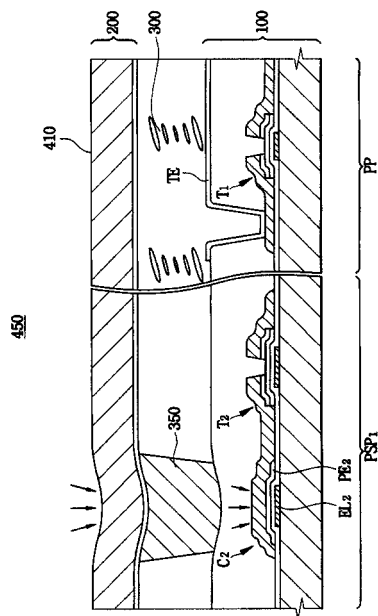
【図 17】



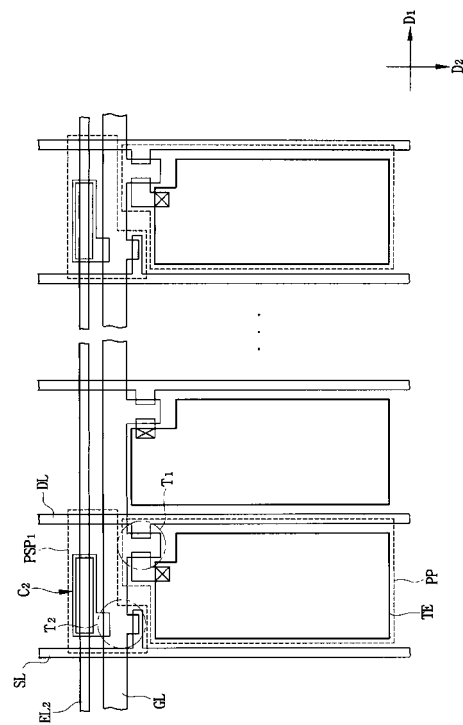
【図 18】



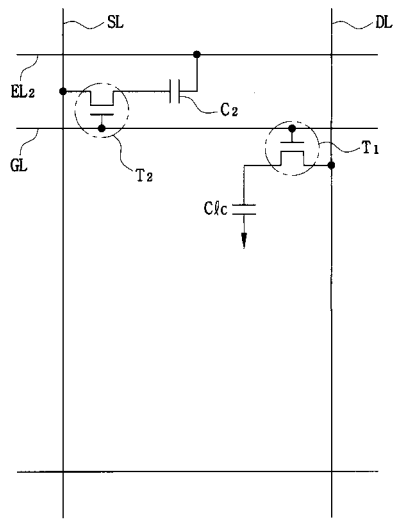
【図 19】



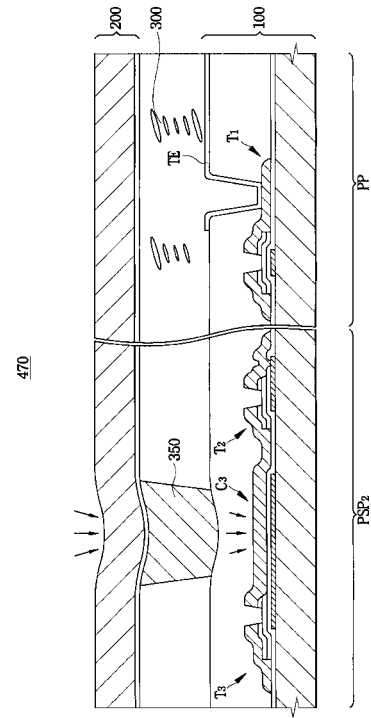
【図 20】



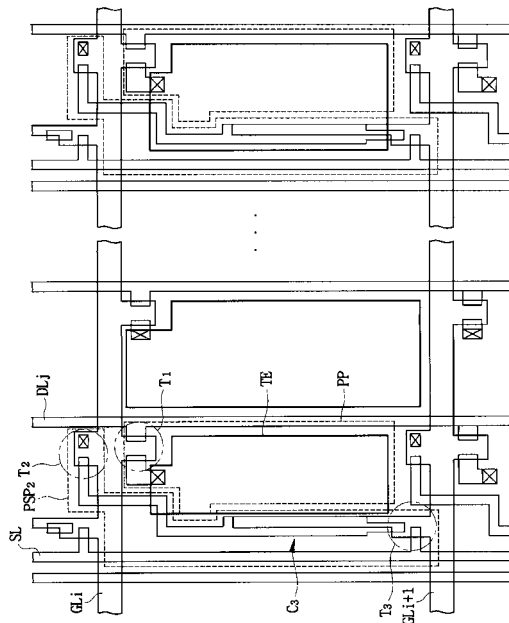
【図 2 1】



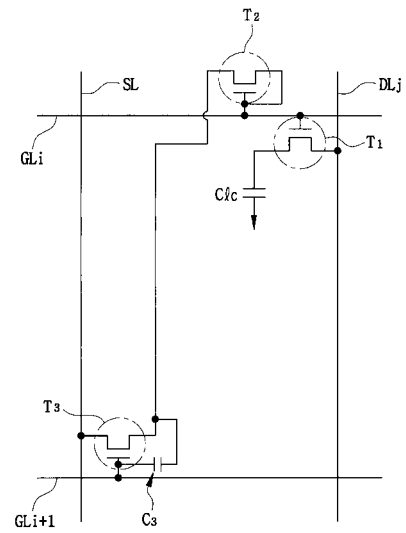
【図 2 2】



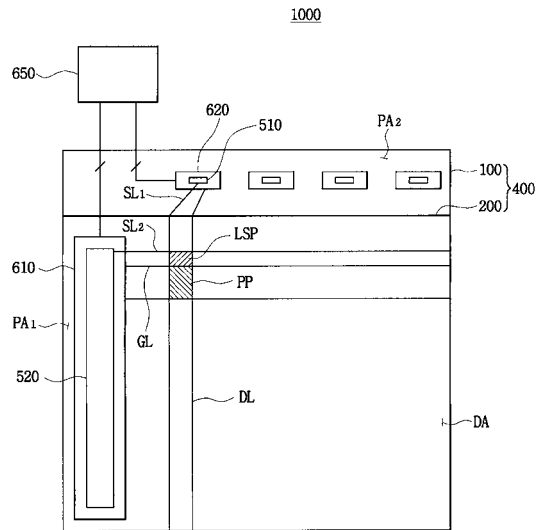
【図 2 3】



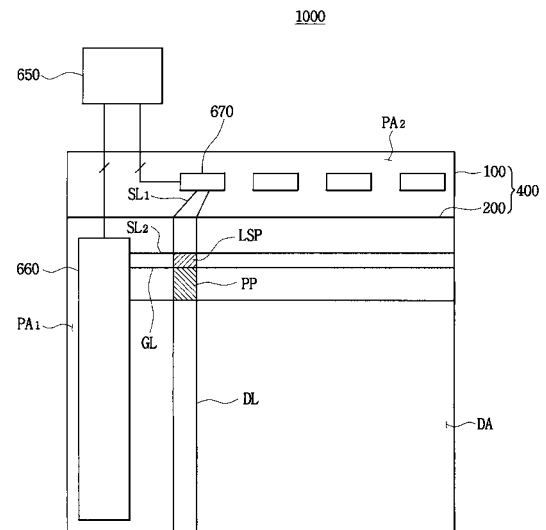
【図 2 4】



【図 25】



【図 26】



フロントページの続き

- (72)発明者 魚 基 漢
大韓民国京畿道龍仁市水枝邑上 ヒョン 里錦湖ベストビル155棟801号
- (72)発明者 金 炯 傑
大韓民国京畿道龍仁市水枝邑豊徳川里1168番地珍山マウル三星5次アパート505棟206号
- (72)発明者 チョ 宋 煥
大韓民国京畿道軍浦市山本洞世宗アパート643棟505号
- (72)発明者 朴 商 鎮
大韓民国京畿道龍仁市水枝邑東川里現代ホームタウン1次アパート101棟1004号
- (72)発明者 鄭 載 勳
大韓民国京畿道安養市東安区凡溪洞木蓮大宇アパート207棟1006号
- (72)発明者 朴 源 サン
大韓民国京畿道龍仁市駒城面上下里水原東マウル双龍アパート302棟2001号
- (72)発明者 鄭 營 培
大韓民国京畿道水原市勸善区勸善洞1304勸善3地区住公3団地332棟1205号

審査官 金高 敏康

- (56)参考文献 特開平11-259234(JP,A)
特開平11-271712(JP,A)
特開昭57-127240(JP,A)
特開平07-325319(JP,A)
特開昭62-044796(JP,A)
特開平11-007257(JP,A)
実開平03-034129(JP,U)

(58)調査した分野(Int.Cl., DB名)

G02F 1/1368
G02F 1/1343
G02F 1/1345

专利名称(译)	液晶显示面板，具有该液晶显示面板的液晶显示装置及其制造方法		
公开(公告)号	JP4477379B2	公开(公告)日	2010-06-09
申请号	JP2004052863	申请日	2004-02-27
[标]申请(专利权)人(译)	三星电子株式会社		
申请(专利权)人(译)	三星电子株式会社		
当前申请(专利权)人(译)	三星电子株式会社		
[标]发明人	魚基漢 金炯傑 チヨ宋煥 朴商鎭 鄭載勳 朴源サン 鄭營培		
发明人	魚基漢 金炯傑 ▲チヨ▼宋煥 朴商鎭 鄭載勳 朴源▲サン▼ 鄭營培		
IPC分类号	G02F1/1368 G02F1/1343 G02F1/1345 G02F1/135 G02F1/1362 G06F3/033 G06F3/042		
CPC分类号	G06F3/042 G02F1/135 G02F1/1362 G06F3/0412		
FI分类号	G02F1/1368 G02F1/1343 G02F1/1345 G02F1/133.530 G02F1/1333 G02F1/1335.520		
F-TERM分类号	2H092/GA13 2H092/GA24 2H092/GA32 2H092/GA45 2H092/GA59 2H092/GA60 2H092/GA62 2H092/HA03 2H092/HA04 2H092/HA05 2H092/JA24 2H092/JA28 2H092/JA34 2H092/JA37 2H092/JA41 2H092/JB07 2H092/JB22 2H092/JB31 2H092/JB41 2H092/JB51 2H092/JB61 2H092/KA05 2H092/MA01 2H092/MA12 2H092/NA01 2H092/NA25 2H092/NA27 2H092/NA29 2H092/PA12 2H189/DA06 2H189/HA11 2H189/HA12 2H189/LA08 2H189/LA10 2H189/LA21 2H189/LA27 2H189/LA28 2H189/LA31 2H189/NA03 2H191/FA13Y 2H191/FA31Y 2H191/FA91Y 2H191/FD04 2H191/GA01 2H191/GA04 2H191/GA05 2H191/GA11 2H191/GA17 2H191/GA19 2H191/LA11 2H191/LA40 2H191/NA30 2H191/NA34 2H192/AA24 2H192/BC31 2H192/BC63 2H192/BC72 2H192/CB05 2H192/EA43 2H192/FB02 2H192/GB02 2H192/GB03 2H192/GB14 2H192/GB24 2H192/GB25 2H192/GB33 2H192/GD22 2H193/ZA04 2H193/ZH13 2H193/ZH25 2H193/ZJ02 2H193/ZJ03 2H291/FA13Y 2H291/FA31Y 2H291/FA91Y 2H291/FD04 2H291/GA01 2H291/GA04 2H291/GA05 2H291/GA11 2H291/GA17 2H291/GA19 2H291/LA11 2H291/LA40 2H291/NA30 2H291/NA34		
优先权	1020030012768 2003-02-28 KR 1020030024380 2003-04-17 KR		
其他公开文献	JP2004264846A		
外部链接	Espacenet		
摘要(译)			

要解决的问题：公开一种液晶显示面板，包括该液晶显示面板的液晶显示装置及其制造方法。解决方案：用于输出模拟信号的光学传感器被内置在用于显示视频的液晶显示面板中，该光学传感器具有响应于从显示表面提供的光而提供有光的位置信息。从光学传感器输出的模拟信号被提供给读出部分，然后被转换成数字信号。驱动部分接收数字信号的输入并控制液晶显示板的驱动。因此，光学传感器包括在液晶显示面板中，从而可以改善液晶显示装置的显示特性并且还可以减小总厚度。Ž

