



(12) 发明专利申请

(10) 申请公布号 CN 105741797 A

(43) 申请公布日 2016. 07. 06

(21) 申请号 201510783534. 0

(22) 申请日 2015. 11. 16

(30) 优先权数据

10-2014-0188915 2014. 12. 24 KR

(71) 申请人 乐金显示有限公司

地址 韩国首尔

(72) 发明人 赵舜东 许俊吾 金东柱

(74) 专利代理机构 北京三友知识产权代理有限公司 11127

代理人 吕俊刚 刘久亮

(51) Int. Cl.

G09G 3/36(2006. 01)

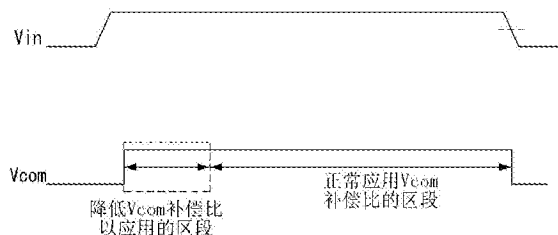
权利要求书2页 说明书10页 附图9页

(54) 发明名称

液晶显示器及其驱动方法

(57) 摘要

液晶显示器及其驱动方法。一种液晶显示(LCD) 装置包括液晶面板、驱动器、时序控制器和电源单元。所述电源单元可向所述液晶面板供应公共电压, 并且当产生致使输入电压下降的特殊图案时, 所述电源单元可暂时变化从其自身输出的公共电压的补偿比。



1. 一种液晶显示装置,该液晶显示装置包括:

液晶面板,其被构造成显示图像;

驱动器,其被构造成驱动所述液晶面板;

时序控制器,其被构造成控制所述驱动器;

电源单元,其被构造成向所述液晶面板供应公共电压,并且当产生致使输入电压下降的特殊图案时暂时变化所述公共电压的补偿比。

2. 根据权利要求 1 所述的液晶显示装置,其中,

所述电源单元在第一区段期间以第一补偿比补偿所述公共电压,在所述第一区段中,在所述液晶面板中产生黑色数据和最大图案,

在产生所述黑色数据和所述最大图案的区段终止之后的第二区段期间以第二补偿比补偿所述公共电压,所述第一补偿比低于所述第二补偿比。

3. 根据权利要求 1 所述的液晶显示装置,其中,

所述电源单元响应于从所述时序控制器供应的电力控制信号,暂时降低补偿比。

4. 根据权利要求 1 所述的液晶显示装置,其中,

所述电源单元包括:

接口单元,其被构造成与所述时序控制器通信并且从所述时序控制器接收电力控制信号;

电压调节单元,其被构造成响应于通过所述接口单元传递的所述电力控制信号来变化第一源电压并且输出变化后的第一源电压;

公共电压产生单元,其被构造成基于从所述电压调节单元传递的所述第一源电压和低电势电压来放大所述公共电压,并且输出放大后的公共电压。

5. 根据权利要求 4 所述的液晶显示装置,其中,

所述电压调节单元包括:

解码器单元,其被构造成响应于所述电力控制信号来产生输出;

电阻串单元,其布置在所述第一源电压和所述低电势电压之间;

晶体管单元,其被构造成响应于从所述解码器单元输出的信号来控制所述电阻串单元,变化所述第一源电压并且输出变化后的第一源电压。

6. 根据权利要求 1 所述的液晶显示装置,其中,

所述电源单元检测所述输入电压,

当所述输入电压的电平低于在所述电源单元中准备的所述输入电压的参考电压的电平时,所述电源单元以第一补偿比补偿所述公共电压或者暂时停止补偿所述公共电压,

当所述输入电压的电平高于所述输入电压的参考电压的电平时,所述电源单元以第二补偿比补偿所述公共电压,

所述第一补偿比低于所述第二补偿比。

7. 根据权利要求 6 所述的液晶显示装置,其中,所述电源单元包括公共电压产生单元,该公共电压产生单元包括:

第一电路单元,其包括接口单元、电压调节单元和电压比较单元,所述接口单元被构造成与所述时序控制器通信并且从所述时序控制器接收电力控制信号,所述电压调节单元被构造成响应于通过所述接口单元传递的源控制信号来变化输入电压的参考电压并且输出

变化后的参考电压,所述电压比较单元被构造成比较所述输入电压和所述输入电压的所述参考电压并且根据比较结果来输出控制信号;

第二电路单元,其包括公共电压放大单元和开关单元,所述公共电压放大单元被构造成基于第一源电压和低电势电压来放大所述公共电压并且输出放大后的公共电压,所述开关单元被构造成响应于从所述第一电路单元供应的所述控制信号来控制从所述公共电压放大单元输出的所述公共电压的补偿比。

8. 根据权利要求 6 所述的液晶显示装置,其中,所述电源单元包括公共电压产生单元,该公共电压产生单元包括:

公共电压反馈电路单元,其被构造成被设置在外部,以将通过所述液晶面板返回的公共电压反馈到公共电压放大单元;

第一反馈电阻器,其一端连接到所述公共电压反馈电路单元的输出端并且另一端连接到所述公共电压放大单元的反相端,

第二反馈电阻器,其一端连接到所述公共电压产生单元的输出端并且另一端连接到所述公共电压放大单元的反相端。

9. 根据权利要求 8 所述的液晶显示装置,其中,

所述公共电压产生单元还包括第三反馈电阻器,所述第三反馈电阻器的一端连接到开关单元的第二电极并且另一端连接到所述公共电压放大单元的反相端。

10. 一种驱动液晶显示装置的方法,所述方法包括:

接通电力,使得外部输入电压被供应到电源单元;

在第一时段期间,变化从所述电源单元输出的公共电压的补偿比;

在处于所述第一时段之后的第二时段期间,将从所述电源单元输出的所述公共电压的补偿比返回到所述公共电压的原始补偿比。

11. 根据权利要求 10 所述的方法,其中,

所述公共电压的补偿比的变化对应于其中在液晶面板中产生黑色数据和最大图案的区段。

12. 根据权利要求 10 所述的方法,其中,

根据通过比较所述输入电压和在所述电源单元中准备的所述输入电压的参考电压而得到的结果,选择性执行所述公共电压的补偿比的变化和所述公共电压的补偿比到所述原始补偿比的返回。

液晶显示器及其驱动方法

[0001] 本申请要求 2014 年 12 月 24 日提交的韩国专利申请 No. 10-2014-0188915 的权益，该申请出于所有目的以引用方式并入本文，如同在本文中完全阐明。

技术领域

[0002] 本公开涉及液晶显示器及其驱动方法。

背景技术

[0003] 随着信息技术的发展，作为用户和信息的连接媒介的显示装置的市场有所增长。据此，诸如液晶显示器 (LCD)、有机发光显示装置和等离子体显示面板 (PDP) 的平板显示器 (FPD) 的使用增长。其中，广泛使用能够实现高分辨率且尺寸减小和增大的 LCD。

[0004] LCD 包括液晶面板和背光单元。液晶面板包括：晶体管基板，其中形成薄膜晶体管 (TFT)、存储电容器和像素电极；滤色器基板，其中形成滤色器和黑底；液晶层，其设置在晶体管基板和滤色器基板之间。

[0005] 通过供应选通信号的选通驱动器、供应数据信号的数据驱动器和供应公共电压的电源单元等来操作显示图像的液晶面板。在液晶层中，液晶对应于像素电压和公共电压之间的电场来移动。

[0006] 在 LCD 中，根据液晶面板上显示的图案，确定负载，功耗因该负载而变化。以此，当 LCD 在 1 帧期间显示全部图像转变的最大图案时，相比于显示正常图案时，数据驱动器消耗两倍至三倍大的功率。

[0007] 显示在液晶面板上的这种最大图案致使发热和装置其它特性的劣化，也增大了功耗。因此，已经提出了用于解决产生最大图案时出现的问题的方案。

[0008] 提出的方案可有利地通过改变驱动算法来减少功耗，但往往会造成在应用最大图案的状态下当接通电力时电源单元的输入端子中有压降。另外，当压降增大时，操作电源单元的欠压锁定 (UVLO)，从而使装置无效。由于各种问题，导致需要改进相关技术的方案。

发明内容

[0009] 在本公开的一方面，提供了一种液晶显示 (LCD) 装置，该 LCD 装置包括液晶面板、驱动器、时序控制器和电源单元。所述液晶面板可显示图像。所述驱动器可驱动所述液晶面板，所述时序控制器可控制所述驱动器，所述电源单元可向所述液晶面板供应公共电压，并且当产生致使输入电压下降的特殊图案时，所述电源单元可暂时变化从其自身输出的公共电压的补偿比。

[0010] 在另一个方面，提供了一种驱动 LCD 装置的方法。所述驱动 LCD 装置的方法可包括：接通电力，以将外部输入电压供应到电源单元；在第一时间，变化从所述电源单元输出的公共电压的补偿比；在处于所述第一时间之后的第二时间内，将从所述电源单元输出的所述公共电压的补偿比返回到原始补偿比。

附图说明

[0011] 附图被包括以提供对本公开的进一步理解,并入且构成本说明书的部分,附图示出本公开的实施方式并且与描述一起用于说明本公开的原理。

[0012] 图 1 是示意性示出液晶显示 (LCD) 装置的框图。

[0013] 图 2 是示意性示出图 1 中示出的子像素的电路图。

[0014] 图 3 是示出电源单元的输出状态以简要说明传统上提出的方案的波形图。

[0015] 图 4 是示出当传统上提出的 LCD 装置的电源单元执行正常操作和异常操作时相关技术的 LCD 装置的电源单元的输出状态的波形图。

[0016] 图 5 是示出相关技术的问题的一些电压的波形图。

[0017] 图 6 是简要示出本公开的第一实施方式以改善相关技术的问题的一些电压的波形图。

[0018] 图 7 是示出根据本公开的第一实施方式的用于驱动 LCD 装置的方法的流程图。

[0019] 图 8A 和图 8B 是示出相关技术的公共电压产生单元和根据本公开的第一实施方式的公共电压产生单元之间的比较的框图。

[0020] 图 9 是具体示出根据本公开的第一实施方式的公共电压产生单元的框图。

[0021] 图 10 是示出根据本公开的第二实施方式的公共电压产生单元的一区段的框图。

[0022] 图 11 是示出根据本公开的第三实施方式的公共电压产生单元的一区段的框图。

具体实施方式

[0023] 现在,将详细参照实施方式,附图中示出的这些实施方式的公开示例。

[0024] 下文中,将参照附图详细描述本公开的实施方式。

[0025] < 第一实施方式 >

[0026] 图 1 是示意性示出液晶显示 (LCD) 装置的框图,图 2 是示意性示出图 1 中示出的子像素的电路图。

[0027] 如图 1 和图 2 中所示,LCD 装置包括图像供应单元 120、时序控制器 130、选通驱动器 140、数据驱动器 150、液晶面板 160、背光单元 170 和电源单元 180。

[0028] 图像供应单元 120 处理数据信号并且将数据信号连同垂直同步信号、水平同步信号、数据使能信号和时钟信号一起输出。图像供应单元 120 将垂直同步信号、水平同步信号、数据使能信号、时钟信号和数据信号供应到时序控制器 130。

[0029] 时序控制器 130 基于图像供应单元 120 供应的各种信号,产生用于控制选通驱动器 140 的操作时序的选通时序控制信号 GDC 和用于控制数据驱动器 150 的操作时序的数据时序控制信号 DDC,并且输出产生的选通时序控制信号 GDC 和数据时序控制信号 DDC。时序控制器 130 将图像处理单元 110 供应的数据信号 (或数据电压) 连同数据时序控制信号 DDC 一起供应到数据驱动器 150。

[0030] 响应于选通时序控制信号 GDC,选通驱动器 140 输出选通信号,同时将选通电压的电平移位。选通驱动器 140 将选通信号通过选通线 GL 供应到液晶面板 160 中包括的子像素 SP。选通驱动器 140 可在液晶面板 160 中以集成电路 (IC) 的形式或以板内选通方式形成。

[0031] 响应于时序控制器 130 供应的数据时序控制信号 DDC,数据驱动器 150 取样、锁存

数据信号 DATA 并且将数据信号 DATA 转换成伽玛参考电压,并且将其输出。数据驱动器 150 将数据信号 DATA 通过数据线 DL 供应到液晶面板 160 中包括的子像素 SP。数据驱动器 150 以 IC 的形式形成。

[0032] 液晶面板 160 响应于从包括选通驱动器 140 和数据驱动器 150 的驱动器输出的选通信号和从电源单元 180 输出的公共电压,显示图像。液晶面板 160 包括控制通过背光单元 170 提供的光的子像素。

[0033] 单个子像素包括开关晶体管 SW、存储电容器 Cst 和液晶层 Clc。开关晶体管 SW 的栅极连接到选通线 GL1,开关晶体管 SW 的源极连接到数据线 DL1。存储电容器 Cst 的一端连接到开关晶体管 SW 的漏极并且其另一端连接到公共电压线 Vcom。液晶层 Clc 形成在与开关晶体管 SW 的漏极连接的像素电极 1 和与公共电压线 Vcom 连接的公共电极 2 之间。

[0034] 液晶面板 160 根据像素电极 1 和公共电极 2 的结构以扭曲向列 (TN) 模式、垂直取向 (VA) 模式、面内开关 (IPS) 模式、边缘场开关 (FFS) 模式、或电控双折射 (ECB) 模式来实现。

[0035] 背光单元 170 使用输出光的光源,将光提供到液晶面板 160。背光单元 170 包括发光二极管 (LED)、驱动 LED 的 LED 驱动器、上面安装有 LED 的 LED 板、将 LED 输出的光转换成表面光源的导光板、从导光板下方反射光的反射板、收集并且漫射从导光板输出的光的光学片。

[0036] 电源单元 180 基于从外部供应的输入电压 V_{in} 产生各种类型的电力,并且输出电力。电源单元 180 产生第一源电压 VDD、第二源电压 VCC、选通高电压 VGH、公共电压 VCOM 和低电势电压 (GND)。第一源电压 VDD 可被供应到数据驱动器 150,第二源电压 VCC 可被供应到时序控制器 130、选通高电压 VGH 可被供应到选通驱动器 140,公共电压 VCOM 可被供应到液晶面板 160。在本公开中,例如,电源单元 180 产生上述全部电压。然而,这只是例证性的并且可根据装置的构造或电压电平来划分电源单元 180。

[0037] 上述 LCD 装置通过在没有选通驱动器 160 供应选通信号,数据驱动器 150 供应数据信号 DATA 并且电源单元 180 供应公共电压 VCOM 等的情况下相互协作,通过液晶面板 160 来显示图像。

[0038] 在 LCD 装置中,根据液晶面板 160 上显示的图案来确定负载,装置的功耗因该负载而变化。以此,当 LCD 装置在 1 帧期间显示全部图像转变的最大图案时,相比于显示正常图案时,数据驱动器 150 消耗两倍至三倍大的功率。

[0039] 显示在液晶面板 160 上的这种最大图案致使发热和装置其它特性的劣化,也增大功耗。因此,已经提出了用于解决产生最大图案时出现的问题的方案。

[0040] 图 3 是示出电源单元的输出状态以简要说明传统上提出的方案的波形图,图 4 是示出当传统上提出的 LCD 装置的电源单元执行正常操作和异常操作时相关技术的 LCD 装置的电源单元的输出状态的波形图。

[0041] 如图 3 和图 4 中所示,在相关技术中,为了解决当 LCD 装置被初始驱动时由于最大图案 (真实最大图案区段) 导致的压降的问题,已经提出了改变时序控制器 Tcon 的驱动算法的方案。例如,在初始黑图案显示达预定的时间段之后,出现最大图案。然而,通过时序控制器 Tcon 的驱动算法一定程度地解决功耗的增大或发热和装置其它特性的劣化。

[0042] 在图 3 和图 4 中, V_{in} 指代输入电源单元的输入电压,VDD 指代第一源电压,VGH 指

代选通高压, I_{in} 代表输入电源单元的输入电流。

[0043] 以这种方式,传统上提出的方案的有利之处在于,它降低了功耗。然而,如图 4 的 (b) 中所示,当在应用最大图案的状态下接通电力时,往往会在电源单元的输入端出现压降(当正常操作期间的下降量是 V_1 时,异常操作期间的下降量与 V_2 一样严重)。另外,当压降增大时,操作电源单元的欠压锁定(UVLO),以将装置置于装置不可正常操作的状态。因此,需要改进传统上提出的方案。

[0044] 下文中,将考虑传统上提出的方案的问题并且将寻求改善问题的方案。

[0045] 图 5 是示出相关技术的问题的一些电压的波形图,图 6 是简要示出本公开的第一实施方式以改善相关技术的问题的一些电压的波形图,图 7 是示出根据本公开的第一实施方式的用于驱动 LCD 装置的方法的流程图。

[0046] 传统上提出的方案可一定程度地改善由于最大图案而导致的功耗增大、发热和装置其它特性劣化的问题。然而,当在应用最大图案的状态下接通电力时,在电源单元的输入端出现压降,并且当压降增大时,电源单元的 UVLO 操作,从而使装置不可以正常操作。分析结果揭示了,起因是与用于 LCD 装置的公共电压的补偿问题相关。

[0047] 如图 5 中所示,在传统上提出的方案中,当输入电压 V_{in} 被供应到电源单元时,电源单元以预定补偿比来补偿公共电压 V_{com} ,并且将其输出。也就是说,在传统上提出的方案中,根据包括在电源单元中的公共电压放大单元(运算放大器; V_{com})的补偿操作的电流增大是最大图案中的功耗增大的主要起因。电流的增大程度根据公共电压放大单元的补偿比而变化。以此,当在应用最大图案的状态下接通电力时,与电源单元的公共电压补偿操作相结合地出现压降。

[0048] 如图 6 中所示,为了改善传统提出的方案中出现的问题,在本公开的第一实施方式中,当输入电压 V_{in} 被供应到电源单元时,公共电压补偿比降低,应用达预定的时间段。在过去了预定时间段之后,正常地应用公共电压补偿比的前一设定值,使得公共电压 V_{com} 可被作为预定补偿比从电源单元输出。

[0049] 例如,在传统上提出的方案中,为了改善串扰,应用相比于正常驱动的公共电压补偿比是 20 倍或更大的公共电压补偿比。然而,在本公开的第一实施方式中,应用不到 20 倍的一半的公共电压补偿比。例如,在本公开的第一实施方式中,应用 M 倍(M 是 1 至 10 倍)的公共电压补偿比。

[0050] 同时,在本公开的第一实施方式中,当初始地驱动装置时,在显示诸如最大图案的特殊图案的状态下公共电压补偿比是一倍,但并没有发现显示面板的异常画面问题。因此,在本公开的第一实施方式中,当初始地驱动装置时,电源单元的公共电压放大单元以第一补偿比补偿公共电压,此后,以第二补偿比补偿公共电压。这里,第一补偿比比第二补偿比低 M 倍(M 是 1 至 10 倍)。

[0051] 以这种方式,在本公开的第一实施方式中,当接通 LCD 装置的电力时,电源单元的公共电压放大单元执行的公共电压补偿比临时降低,以改善电压裕度并且解决压降,从而防止电源单元的 UVLO 操作的问题。

[0052] 为此目的,如图 3 中所示,在产生初始黑色数据和真实最大图案的第一区段(或初始区段)中,按 M 倍(例如,1 倍)应用公共电压补偿比。此后,在产生初始黑色数据和真实最大图案的区段终止之后的第二区段中,公共电压补偿被按正常补偿比(预设的补偿比或

原始的补偿比)应用。

[0053] 时序控制器可产生能够控制公共电压补偿比并且将其输出到电源单元的信号,或者可变化供应到电源单元的信号。例如,在时序控制器和电源单元连接成通信接口系统 I2C 并且电源单元的公共电压补偿比被设置成 1 倍的情况下,在过去了预定的延迟时间之后,时序控制器可通过 IC2 输出控制信号。

[0054] 如图 7 中所示,根据本公开的第一实施方式的 LCD 装置如下进行操作。

[0055] 接通电力,使得外部源产生的输入电压被供应到电源单元 (S110)。当接通电力 (“是”) 时,这意味着,用户接通 LCD 装置的电力,而当没有接通电力 (“否”) 时,这意味着,用户没有接通 LCD 装置的电力。

[0056] 当外部源产生的输入电压被供应到电源单元时,电源单元降低公共电压的补偿比并且应用降低后的补偿比 (S120)。

[0057] 电源单元在 N 时间 (第一区段或第一时间) 期间降低公共电压补偿比 (S130)。例如,在时序控制器的控制下,电源单元在 N 时间 (N 时间对应于产生初始黑色数据和最大图案的区段的总和) 期间降低公共电压补偿比。这里,当没有过去 N 时间 (“否”) 时,公共电压补偿比降低,在 N 时间过去之前一直被应用。

[0058] 当过去 N 时间时 (“是”) (处在第一区段之后的第二区段或第二时间),电源单元正常地应用公共电压的补偿比。当正常应用补偿比时,这意味着,返回预设的补偿比或原始的补偿比。

[0059] 通过以上操作,解决了与从电源单元输出的公共电压 (补偿比) 相关地在初始操作期间会出现的问题。因此, LCD 装置响应于数据信号、选通信号或公共电压,执行诸如在显示面板上显示图像的正常操作 (S150)。

[0060] 下文中,为了辅助理解,将描述上述相关技术的公共电压产生单元和本公开的第一实施方式的公共电压产生单元。

[0061] 图 8A 和图 8B 是示出相关技术的公共电压产生单元和根据本公开的第一实施方式的公共电压产生单元之间的比较的框图,图 9 是具体示出根据本公开的第一实施方式的公共电压产生单元的框图。

[0062] 如图 8A 中所示,根据相关技术的公共电压产生单元 180_V 包括公共电压放大单元 186,公共电压放大单元 186 放大公共电压 Vcom 并且输出放大后的公共电压。公共电压放大单元 186 基于第一源电压 VDD 和低电势电压 GND 放大公共电压 Vcom。

[0063] 根据相关技术的公共电压产生单元 180_V 响应于供应到公共电压放大单元 186 的非反相端 (+) 和反相端 (-) 的电压或信号,变化公共电压的补偿比。

[0064] 如图 8B 中所示,根据本公开的第一实施方式的公共电压产生单元 180_V 包括接口单元 182、电压调节单元 184 和公共电压放大单元 186。

[0065] 接口单元 182 根据通信接口 (IF) 方案与外部电路单元 (下文中,被称为“时序控制器”) 交换数据。例如,接口单元 182 通过与时序控制器相符的通信接口 (IF) 接收电力控制信号并且将接收到的电力控制信号传递到电压调节单元 184。

[0066] 电压调节单元 184 变化第一源电压 VDD 并且将其输出。响应于通过接口单元 182 传递的电力控制信号,电压调节单元 184 变化第一源电压 VDD 并且输出变化后的电压。例如,响应于通过接口单元 182 传递的电力控制信号,电压调节单元 184 将第一源电压 VDD 分

压并且将分压后的电压传递到公共电压放大单元 186。电压调节单元 184 用于限制供应到公共电压放大单元 186 的第一源电压 VDD (或者降低第一源电压的电平并且将其输出)。

[0067] 公共电压放大单元 186 基于从电压调节单元 184 传递的第一源电压 VDD 和低电势电压 GND 放大公共电压 Vcom, 并且输出放大后的电压。从电压调节单元 184 传递的第一源电压 VDD 被供应到第一偏置端 Vs+ 并且低电压电压 GND 被供应到第二偏置端 Vs-。例如, 响应于从电压调节单元 184 传递的第一源电压 VDD 的变化电平, 公共电压放大单元 186 变化补偿电压 Vcom 的补偿比 (或放大比) 并且通过公共电压线来输出变化后的补偿比。

[0068] 如可从图 8A 和 8B 中看到的, 在本公开的第一实施方式中, 相比于相关技术, 公共电压的补偿比可响应于外部源供应的电力控制信号而变化。将如下进一步指定图 8B 中示出的和上述的电压调节单元。

[0069] 如图 9 中所示, 电压调节单元 184 包括解码器单元 184D、电阻串单元 184R 和晶体管单元 184T。解码器单元 184D 响应于电力控制信号来产生输出。电阻串单元 184R 包括布置在第一源电压 VDD 和低电势电压 GND 之间的多个电阻器。响应于从解码器单元 184D 输出的信号, 晶体管单元 184T 控制电阻串单元 184R 并且变化第一源电压 VDD 并且将其输出。

[0070] 电压调节单元 184 包括晶体管单元 184T, 晶体管单元 184T 能够响应于传递到解码器单元 184D 的电力控制信号来控制设置在第一源电压 VDD 和低电压电压 GND 之间的电阻串单元 184R。电压调节单元 184 可响应于电力控制信号来控制由解码器单元 184D、电阻串单元 184R 和晶体管单元 184T 构成的电路, 并且以使得第一源电压 VDD 和低电势电压 GND 之间的电阻值变化这样的方式来变化第一源电压 VDD, 并且将其输出。然而, 这只是例证性的, 本公开不限于此。

[0071] 如上所述, 相比于相关技术, 本公开的第一实施方式包括能够变化公共电压 Vcom 的补偿比 (或放大比) 的公共电压产生单元 180_V。

[0072] 因此, 在使用根据本公开的第一实施方式的公共电压产生单元 180_V 的情况下, 当接通 LCD 装置的电力时, 电源单元 (PMIC Vcom 块) 的公共电压放大单元 186 中执行的公共电压补偿比可被暂时降低, 以改善电压裕度并且解决压降, 从而防止有 UVLO 应用于电源单元的问题。

[0073] 同时, 本公开的第一实施方式改善了当 LCD 装置初始驱动时由于诸如最大图案等特殊图案而导致的问题。然而, 即使在 LCD 装置初始驱动之后, 也可产生诸如最大图案的特殊图案。为了处置这种情况, 本公开提出了甚至在 LCD 装置驱动的同时改变公共电压补偿比的方案。

[0074] < 第二实施方式 >

[0075] 图 10 是示出根据本公开的第二实施方式的公共电压产生单元的一部分的框图。

[0076] 如图 10 中所示, 公共电压产生单元 180_V 包括检测输入电压的第一电路单元 180_Va (PMIC Vin 检测器) 和产生公共电压 Vcom 的第二电路单元 180_Vb (PMIC Vcom 块)。

[0077] 第一电路单元 180_Va 基于从外部电路单元供应的信号和从外部供应的输入电压 Vin, 输出用于控制从第二电路单元 180_Vb 输出的公共电压 Vcom 的补偿比的控制信号 CS。

[0078] 第一电路单元 180_Va 包括接口单元 182、电压调节单元 184 和电压比较单元 185。接口单元 182 根据通信接口 (IF) 方案与外部电路单元 (下文中, 被称为“时序控制器”) 交换数据。例如, 接口单元 182 通过与时序控制器相符的通信接口 (IF) 接收电力控制信号,

并且将接收到的电力控制信号传递到电压调节单元 184。

[0079] 电压调节单元 184 变化输入电压的参考电压 V_{in_ref} 并且输出变化后的参考电压。这里, 响应于通过接口单元 182 传递的电力控制信号, 电压调节单元 184 变化输入电压的参考电压 V_{in_ref} 并且输出变化后的参考电压。例如, 响应于通过接口单元 182 传递的电力控制信号, 电压调节单元 184 将输入电压 V_{in} 分压并且将分压后的输入电压 V_{in} 传递到电压比较单元 185。电压调节单元 184 用于限制供应到电压比较单元 185 的输入电压的参考电压 V_{in_ref} (或降低第一源电压的电平并且将其输出)。

[0080] 电压调节单元 184 包括解码器单元 184D、电阻串单元 184R 和晶体管单元 184T。电压调节单元 184 包括晶体管单元 184T, 晶体管单元 184T 能够响应于传递到解码器单元 184D 的电力控制信号来控制设置在输入电压 V_{in} 和低电势电压 GND 之间的电阻串单元 184R。

[0081] 电压调节单元 184 可响应于电力控制信号来控制由解码器单元 184D、电阻串单元 184R 和晶体管单元 184T 构成的电路, 并且以使得输入电压 V_{in} 和低电势电压 GND 之间的电阻值变化这样的方式来变化输入电压的参考电压 V_{in_ref} , 并且将其输出。电压调节单元 184 可响应于电力控制信号通过液晶面板的型号来变化 (或限制) 输入电压的参考电压 V_{in_ref} 。然而, 这只是例证性的并且本公开不限于此。

[0082] 电压比较单元 185 将从电压调节单元 184 传递的输入电压的参考电压 V_{in_ref} 与从外部供应的输入电压 V_{in} 进行比较, 并且根据比较结果, 输出控制信号 CS。从电压调节单元 184 传递的输入电压的参考电压 V_{in_ref} 被供应到电压比较单元 185 的反相端 (-), 输入电压 V_{in} 被供应到电压比较单元 185 的非反相端 (+), 第一电势电压 VDD 被供应到第一偏置端 (V_{s+}), 低电势电压被供应到第二偏置端 (V_{s-})。

[0083] 当由于诸如最大图案的特殊图案而导致输入电压 V_{in} 出现下降时, 电压比较单元 185 根据预设电压来输出控制信号 CS。例如, 当输入电压 V_{in} 的电平高于输入电压的参考电压 V_{in_ref} 的电平时, 电压比较单元 185 输出对应于逻辑低信号 Low 的控制信号 CS。同时, 当输入电压 V_{in} 的电平低于输入电压的参考电压 V_{in_ref} 的电平时, 电压表单元 185 输出对应于逻辑高信号 High 的控制信号 CS。

[0084] 第二电路单元 180_Vb 响应于从第一电路单元 180_Va 供应的控制信号 CS 来控制公共电压 V_{com} 的补偿比。第二电路单元 180_Vb 包括: 公共电压放大单元 186, 其放大公共电压并且输出放大后的公共电压; 开关单元 FET, 其响应于控制信号 CS 控制公共电压的补偿比。

[0085] 公共电压放大单元 186 基于从公共电压补偿单元 PVCOM_Ref 输出的补偿参考公共电压和从公共电压反馈电路单元 V_{com_FB} 反馈回的公共电压, 控制公共电压的补偿比。补偿参考公共电压被供应到公共电压放大单元 186 的非反相端 (+), 反馈公共电压被供应到公共电压放大单元 186 的反相端 (-), 第一源电压 VDD 被供应到第一偏置端 V_{s+} , 低电势电压 GND 被供应到第二偏置端 V_{s-} 。

[0086] 开关单元 FET 的栅极连接到控制信号被传递到达的控制信号线, 其第一电极连接到公共电压放大单元 186 的输出端, 其第二电极连接到公共电压放大单元 186 的反相端 (-)。根据控制信号 CS 的逻辑状态, 导通或截止开关单元 FET。

[0087] 公共电压反馈电路单元 V_{com_FB} 用于补偿公共电压。公共电压反馈电路 V_{com_FB}

即设置在电源单元外部的电路用于将在从电源单元输出之后通过液晶面板 160 返回的公共电压反馈到公共电压产生单元 180_V 的第二电路单元 180_Vb。

[0088] 公共电压反馈电路单元 Vcom_FB 还包括第一反馈电阻器 RF1 和第二反馈电阻器 RF2。第一反馈电阻器 RF1 的一端连接到公共电压反馈电路单元 Vcom_FB 的输出端,第一反馈电阻器 RF1 的另一端连接到公共电压放大单元 186 的反相端 (-)。第二反馈电阻器 RF2 的一端连接到公共电压产生单元 180_V 的输出端,第二反馈电阻器 RF2 的另一端连接到公共电压放大单元 186 的反相端 (-)。

[0089] 如上所述,在本公开的第二实施方式中,通过第一电路单元 180_Va 和第二电路单元 180_Vb 之间的协作,即使在 LCD 装置正在驱动时,公共电压 Vcom 的补偿比也可根据输入电压电平的变化而变化。

[0090] 例如,当输入电压 Vin 的电压电平是 2.5V 或更高时,公共电压产生单元 180_V 可以第二补偿比(正常补偿比)补偿公共电压 Vcom 并且将其输出。同时,当输入电压 Vin 的电压电平低于 2.5V 时,公共电压产生单元 180_V 可以第一补偿比(降低后的补偿比)补偿公共电压 Vcom 并且将其输出。这里,第一补偿比可比第二补偿比低 M 倍(M 是 1 至 10 倍)。

[0091] 例如,当公共电压产生单元 180_V 以第二补偿比补偿公共电压 Vcom 时,补偿比可被表达为“补偿比 = $-RF1/RF2$ ”。这里,以预期将被应用于各型号的液晶面板的正常补偿比来补偿公共电压。

[0092] 另选地,当公共电压产生单元 180_V 以第三补偿比执行补偿时,补偿比可被表达为“补偿比 = $0(\text{FET Ron 值})/RF1$ ”。这里,公共电压没有经过补偿。也就是说,补偿比是 0 并且公共电压放大单元 186 像运算放大器缓冲器一样操作。

[0093] 同时,公共电压产生单元 180_V 可以第三补偿比执行补偿操作(暂时停止公共电压补偿),第三补偿比没有根据输入电压 Vin 的电压电平来补偿公共电压。以这种方式,公共电压的补偿比可有所变化或者可根据通过比较将公共电压的补偿比返回到原始补偿比的输入电压与电源单元中设置的输入电压的参考电压而得到的结果来选择性执行补偿。

[0094] 如上所述,本公开的第二实施方式包括公共电压产生单元 180_V,公共电压产生单元 180_V 用于变化公共电压 Vcom 的补偿比(或放大比)或不执行补偿。

[0095] 因此,当使用根据第二实施方式的公共电压产生单元 180_V 时,公共电压的补偿比可根据输入电压 Vin 的状态(或电平)而变化或者可暂时停止补偿,由此,可改善电压裕度并且可解决压降,从而防止 UVLO 应用于电源单元的问题。

[0096] 以这种方式,由于感测到供应到电源单元或公共电压产生单元的输入电压,因此可改善当 LCD 装置初始驱动或甚至在此后 LCD 装置正常驱动时与诸如最大图案的特殊图案的产生相关的问题。

[0097] < 第三实施方式 >

[0098] 图 11 是示出根据本公开的第三实施方式的公共电压产生单元的一部分的框图。

[0099] 如图 11 中所示,公共电压产生单元 180_V 包括检测输入电压的第一电路单元 180_Va(PMIC Vin 检测器)和产生公共电压 Vcom 的第二电路单元 180_Vb(PMIC Vcom 块)。

[0100] 第一电路单元 180_Va 基于从外部电路单元供应的信号和从外部供应的输入电压 Vin,输出用于控制从第二电路单元 180_Vb 输出的公共电压 Vcom 的补偿比的控制信号 CS。

[0101] 第二电路单元 180_Vb 响应于第一电路单元 180_Va 供应的控制信号 CS,控制公共

电压 V_{com} 的补偿比。第二电路单元 180_Vb 包括放大公共电压并且输出放大后的公共电压的公共电压放大单元 186 和响应于控制信号 CS 控制公共电压的补偿比的开关单元 FET。

[0102] 除了第二电路单元 180_Vb 中包括的第三反馈电阻器 RF3 之外,根据本公开的第三实施方式的公共电压产生单元与第二实施方式的公共电压产生单元相同,因此,为了避免冗余,将只描述第三反馈电阻器 RF3。

[0103] 第二电路单元 180_Vb 响应于第一电路单元 180_Va 供应的控制信号 CS,控制公共电压 V_{com} 的补偿比。第二电路单元 180_Vb 包括放大公共电压并且输出放大后的公共电压的公共电压放大单元 186、响应于控制信号 CS 控制公共电压的补偿比的开关单元 FET、第三反馈电阻器 RF3。

[0104] 第三反馈电阻器 RF3 用于与第一反馈电阻器 RF1 和第二反馈电阻器 RF2 一起确定公共电压的补偿比。第三反馈电阻器 RF3 设置在开关单元 FET 和公共电压放大单元 186 的反相端 (-) 之间。第三反馈电阻器 RF3 的一端连接到开关单元 FET 的第二电极并且另一端连接到公共电压放大单元 186 的反相端 (-)。

[0105] 如上所述,在本公开的第三实施方式中,通过第一电路单元 180_Va 和第二电路单元 180_Vb 之间相互协作,即使在 LCD 装置正在驱动时,公共电压 V_{com} 的补偿比也根据输入电压的电平变化而变化。

[0106] 例如,当输入电压 V_{in} 的电压电平是 2.5V 或更高时,公共电压产生单元 180_V 可以以第二补偿比(正常补偿比)补偿公共电压 V_{com} ,并且将其输出。同时,当输入电压 V_{in} 的电压电平低于 2.5V 时,公共电压产生单元 180_V 可以以第一补偿比(降低后的补偿比)补偿公共电压 V_{com} ,并且将其输出。这里,第一补偿比可比第二补偿比低 M 倍(M 是 1 至 10 倍)。

[0107] 例如,当公共电压产生单元 180_V 以第二补偿比补偿公共电压 V_{com} 时,补偿比可被表达为“补偿比 = $-RF1/RF2$ ”。这里,以预期将被应用于各型号的液晶面板的正常补偿比来补偿公共电压。

[0108] 相比之下,当公共电压产生单元 180_V 以第二补偿比补偿公共电压 V_{com} 时,补偿比可被表达为“补偿比 = $-RF3/RF1$ ”。在这种情况下,以将被应用于需要较低补偿比的各种型号的降低后的补偿比来补偿公共电压。

[0109] 如上所述,本公开的第三实施方式包括公共电压产生单元 180_V,公共电压产生单元 180_V 用于变化公共电压 V_{com} 的补偿比(或放大比)。特别地,在第三实施方式中,为了改善电压裕度,可针对各输入电压表达不同的补偿比,另外,可调节输入电压的下降量。

[0110] 因此,当使用根据第三实施方式的公共电压产生单元 180_V 时,公共电压的补偿比可根据输入电压 V_{in} 的状态(或电平)而变化,可改善电压裕度并且可解决压降,从而防止 UVLO 应用于电源单元的问题(装置的可靠性和稳定性可增强)。

[0111] 以这种方式,由于感测到供应到电源单元或公共电压产生单元的输入电压,因此可改善当 LCD 装置初始驱动或甚至在此后 LCD 装置正常驱动的同时与诸如最大图案的特殊图案的产生相关的问题。

[0112] 如上所述,在本公开中,为了减小当在初始阶段接通电力以主要增强当产生(或表现)诸如最大图案的特殊图案时的电压裕度时的输入电压的下降,①限制公共电压放大单元的源电压,②当接通电力时,公共电压的补偿比降低或者补偿操作时间被延迟,③公共电压放大单元被实现为公共电压的补偿电路或缓冲电路和④通过根据输入电压区分公共

电压的补偿比来调节输入电压的降低量。

[0113] 如上所述,当产生(或表现出)特殊图案时,电压裕度增强并且防止电源单元的输入端有压降,从而增强了装置的可靠性和稳定性。另外,即使当在驱动的初始阶段产生特殊图案时或者在此后装置正常驱动的同时(在驱动的中间阶段),可稳定地输出电压。另外,可通过根据电源单元的状态和液晶面板的型号区分公共电压补偿比来增强显示质量。

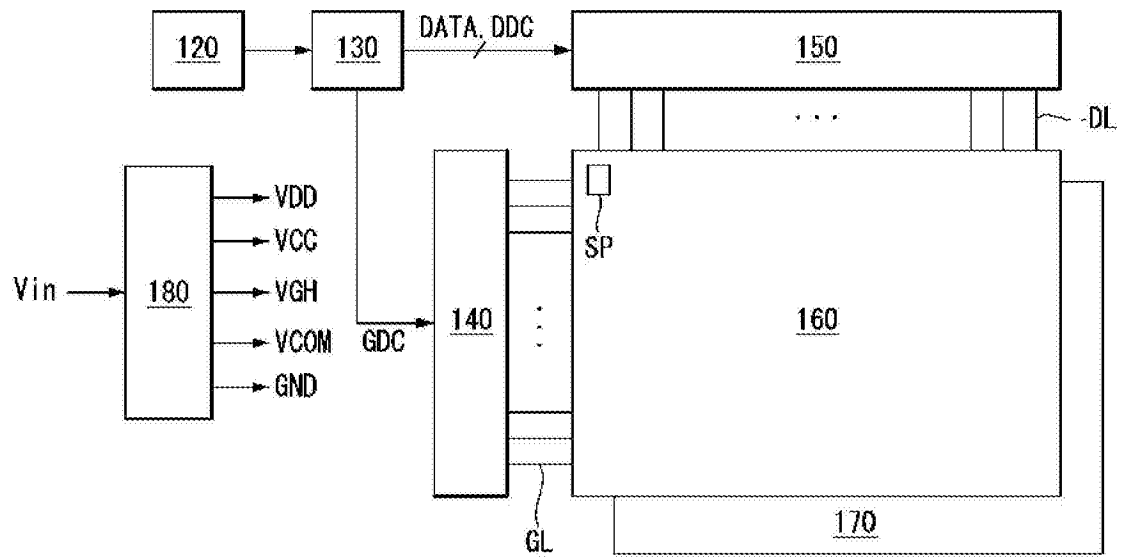


图 1

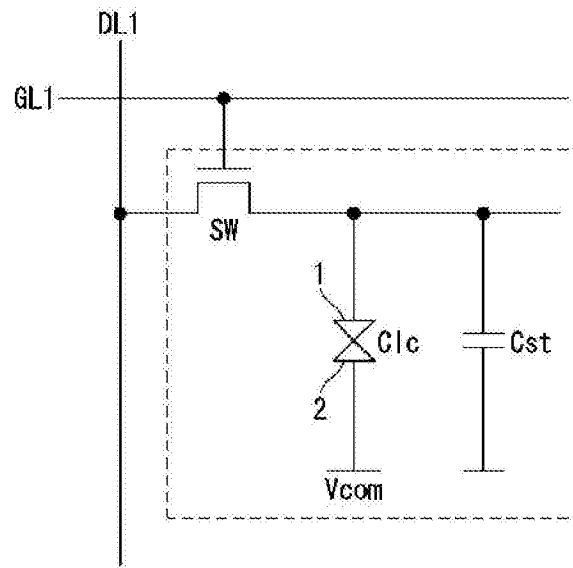


图 2

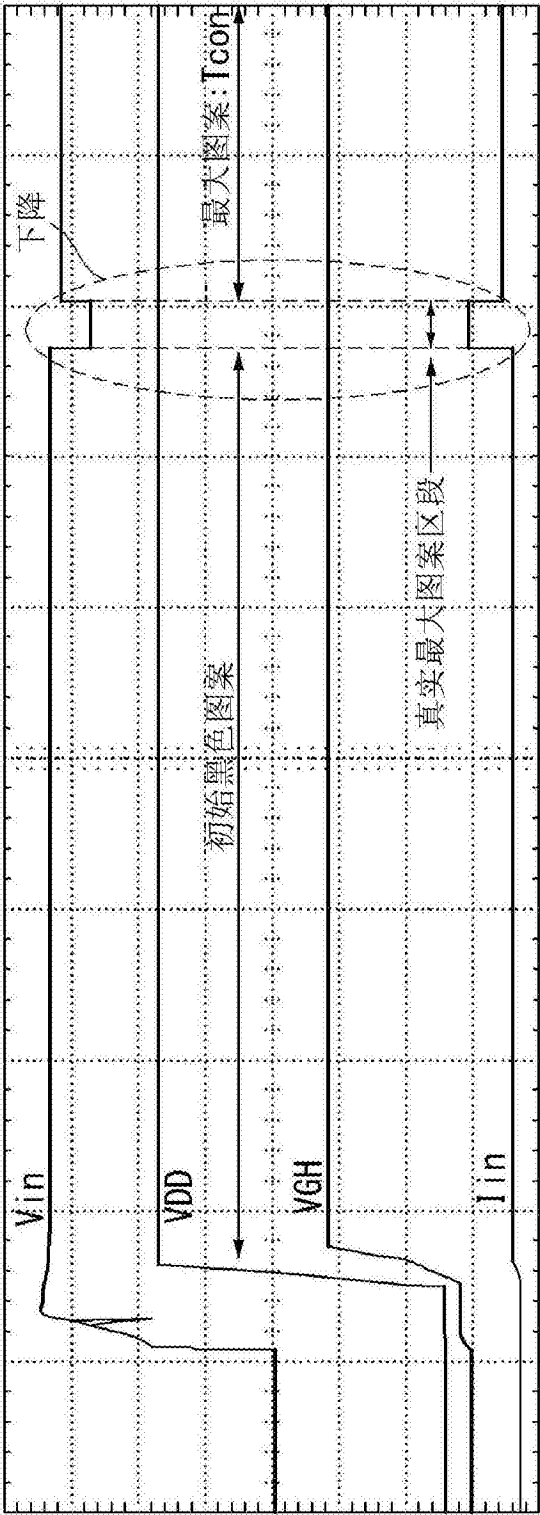


图 3

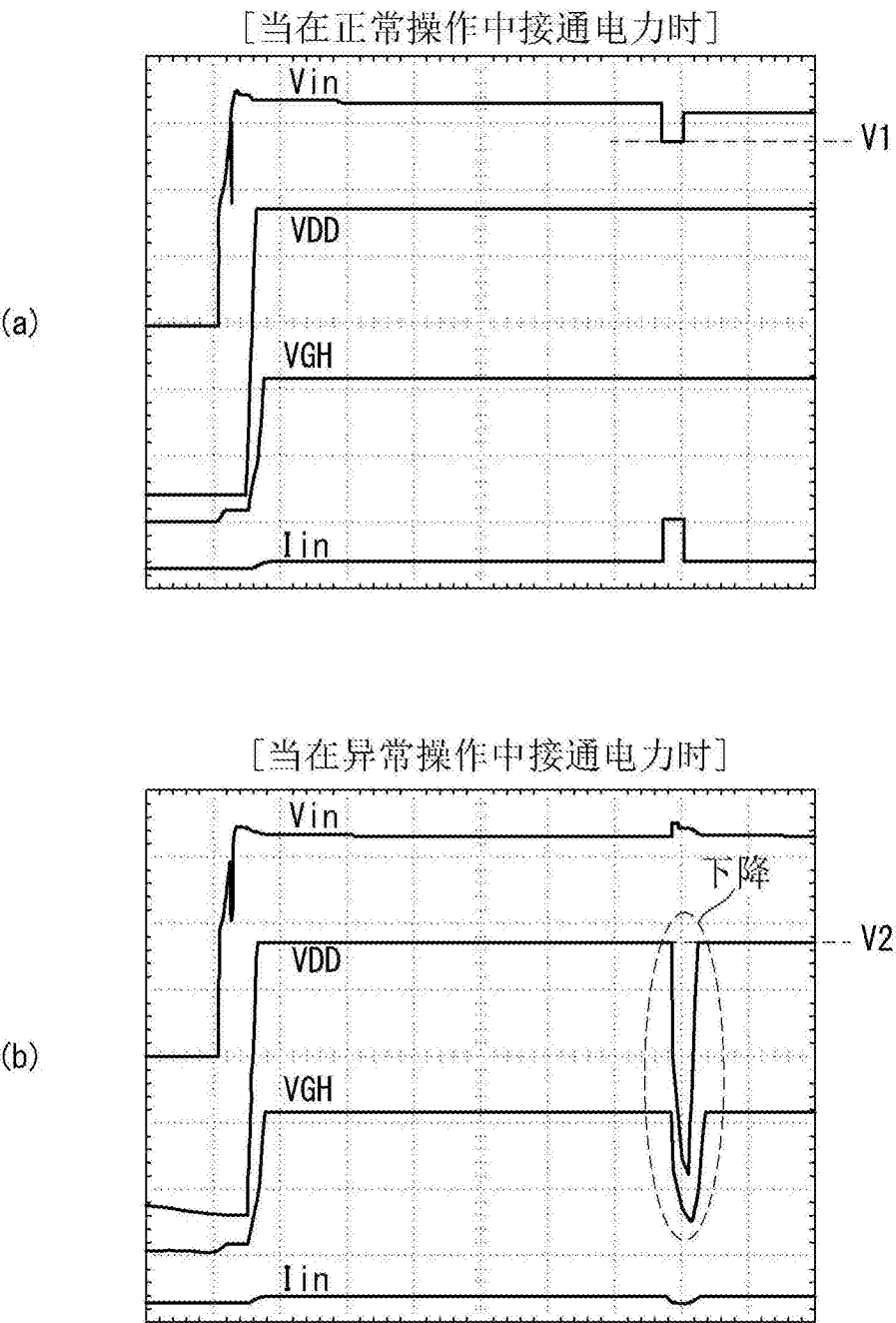


图 4



图 5

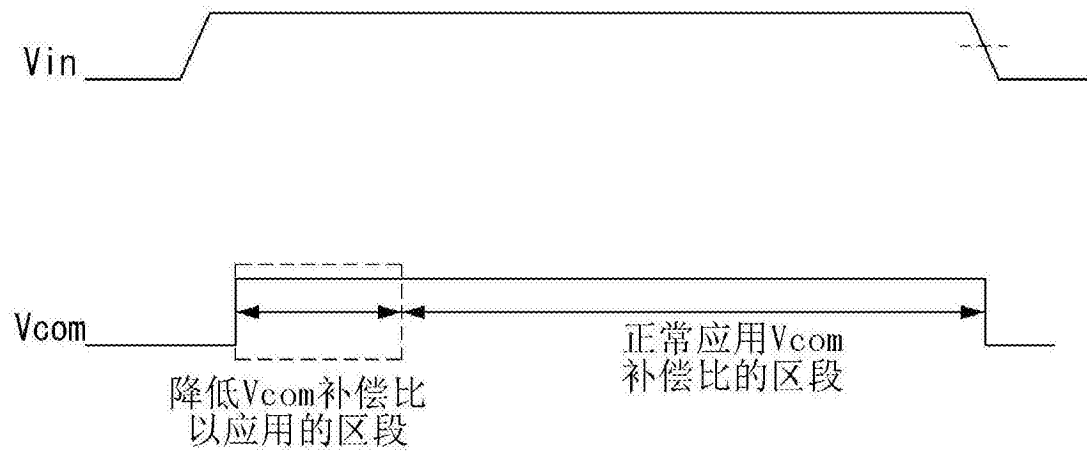


图 6

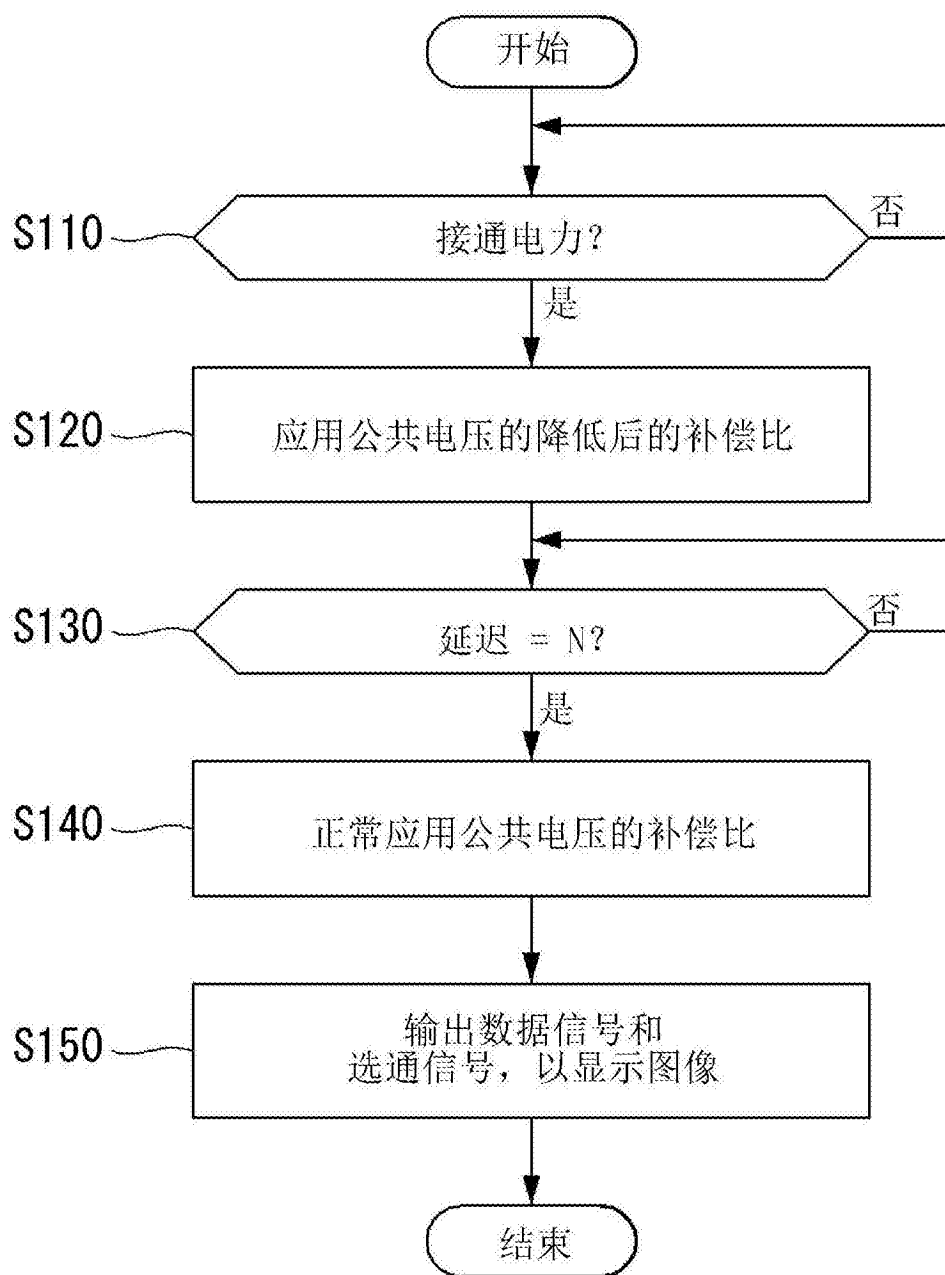


图 7

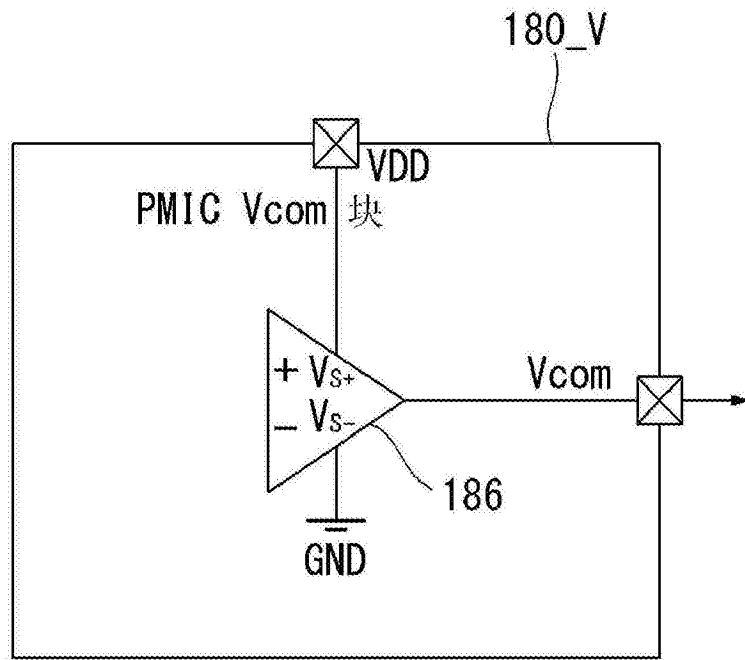


图 8A

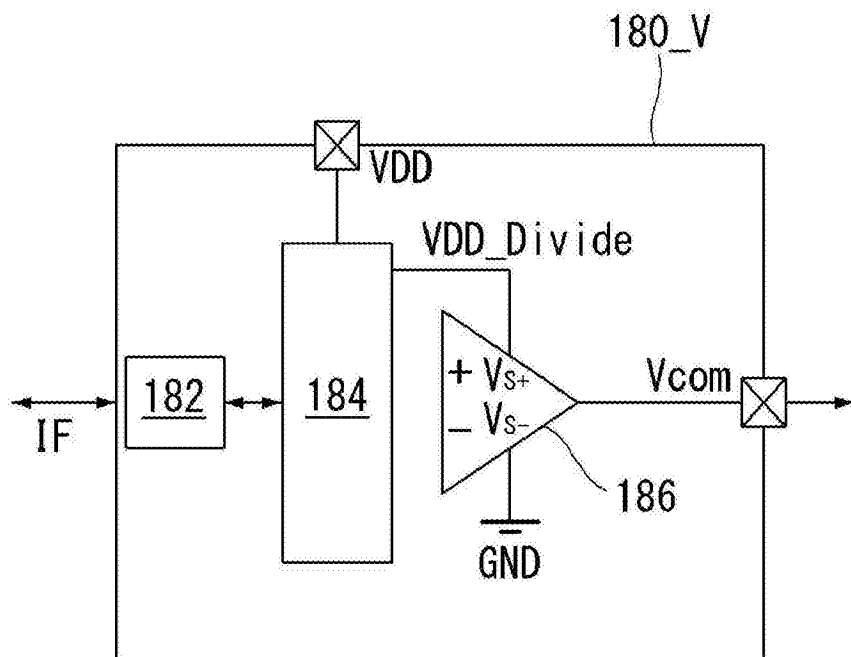


图 8B

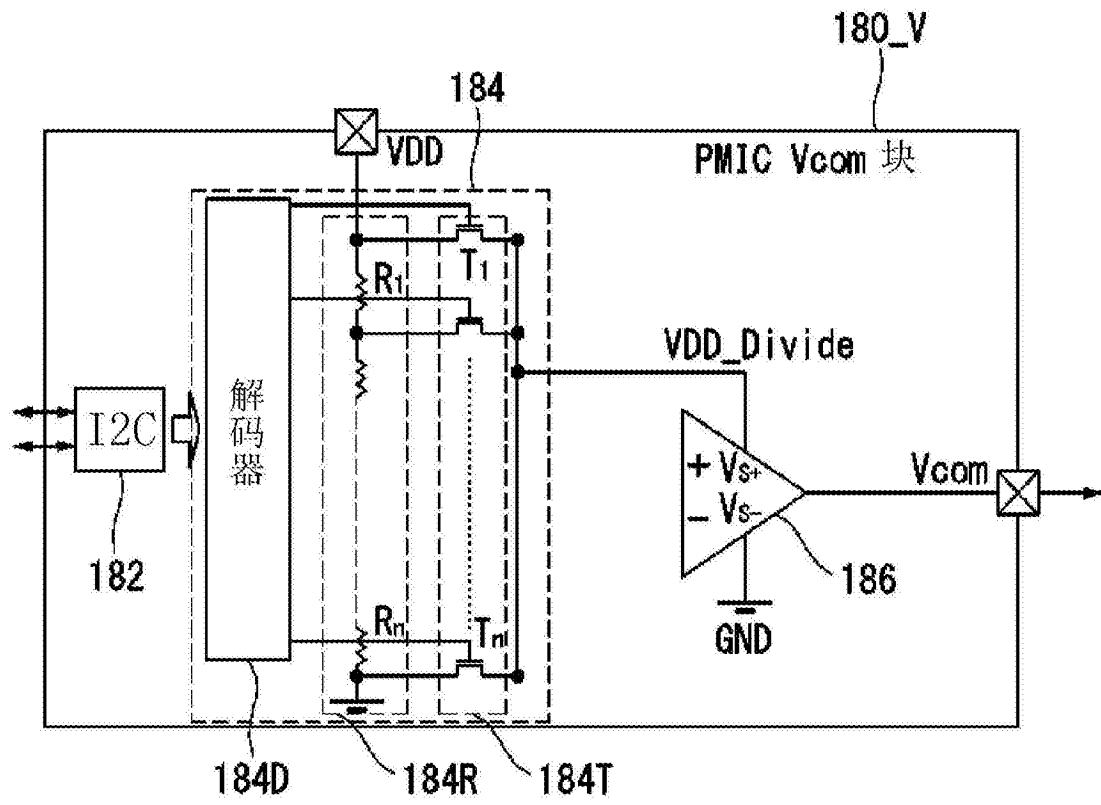


图 9

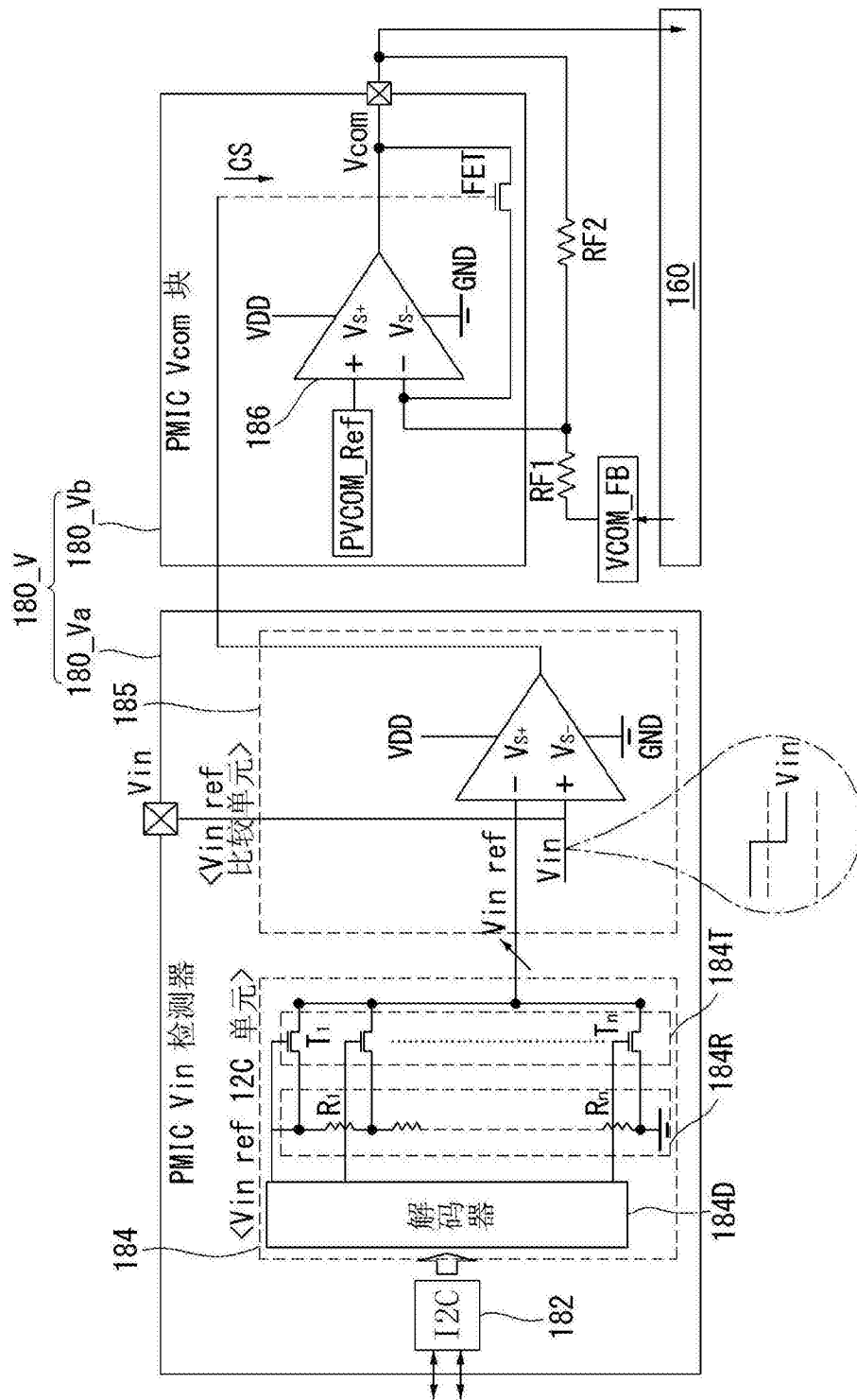


图 10

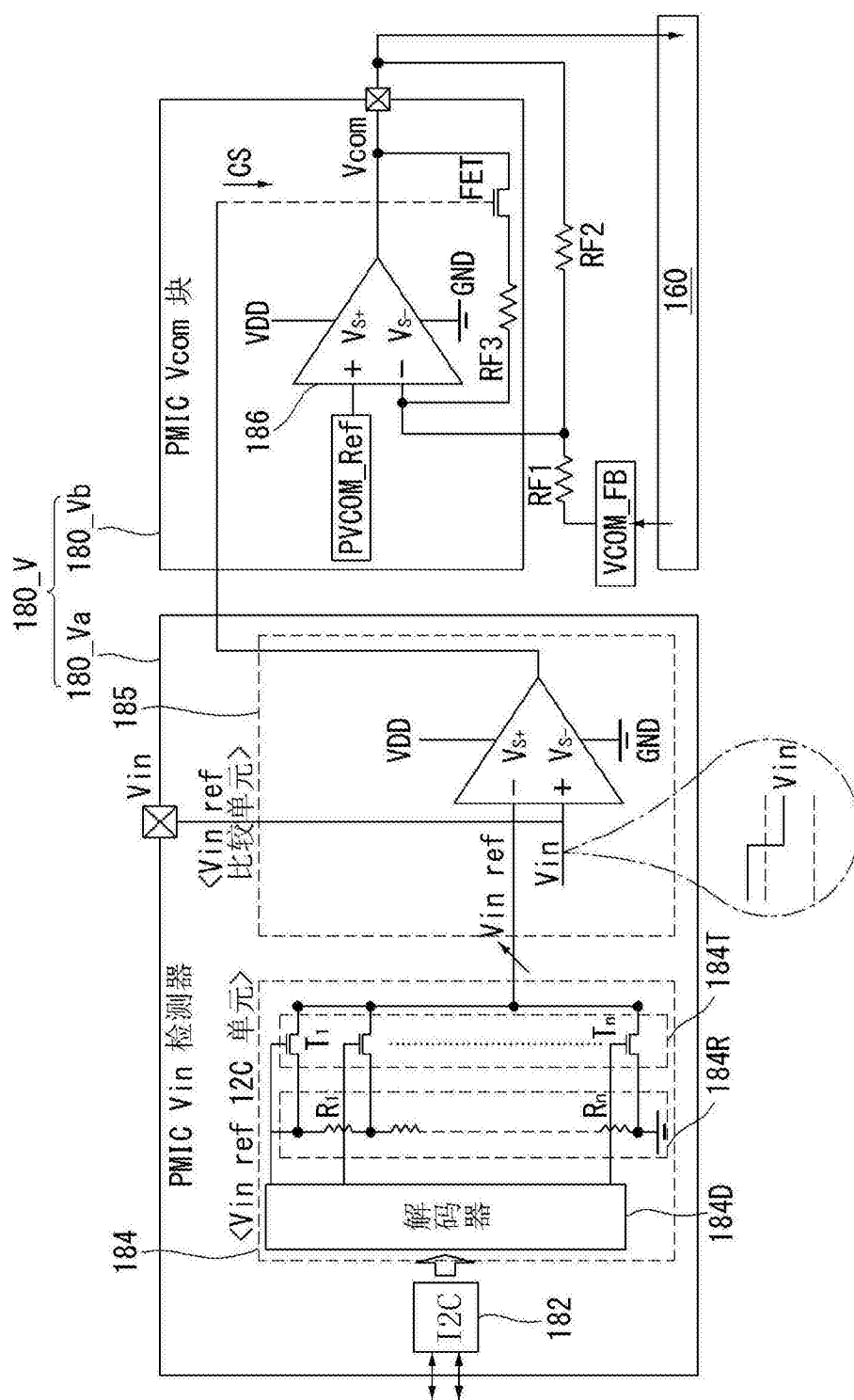


图 11

专利名称(译)	液晶显示器及其驱动方法		
公开(公告)号	CN105741797A	公开(公告)日	2016-07-06
申请号	CN201510783534.0	申请日	2015-11-16
[标]申请(专利权)人(译)	乐金显示有限公司		
申请(专利权)人(译)	乐金显示有限公司		
当前申请(专利权)人(译)	乐金显示有限公司		
[标]发明人	赵舜东 许俊吾 金东柱		
发明人	赵舜东 许俊吾 金东柱		
IPC分类号	G09G3/36		
CPC分类号	G09G3/3696 G09G3/3648 G09G3/3655 G09G3/3681 G09G2330/02 G09G2330/021 G09G2330/025 G09G2330/12		
代理人(译)	刘久亮		
优先权	1020140188915 2014-12-24 KR		
其他公开文献	CN105741797B		
外部链接	Espacenet SIPO		

摘要(译)

液晶显示器及其驱动方法。一种液晶显示(LCD)装置包括液晶面板、驱动器、时序控制器和电源单元。所述电源单元可向所述液晶面板供应公共电压，并且当产生致使输入电压下降的特殊图案时，所述电源单元可暂时变化从其自身输出的公共电压的补偿比。

