



(12)发明专利

(10)授权公告号 CN 105223713 B

(45)授权公告日 2018.05.25

(21)申请号 201510571999.X

(22)申请日 2015.09.09

(65)同一申请的已公布的文献号

申请公布号 CN 105223713 A

(43)申请公布日 2016.01.06

(73)专利权人 深圳市华星光电技术有限公司

地址 518132 广东省深圳市光明新区塘明大道9-2号

(72)发明人 张先明 郭平昇 陈明璋

(74)专利代理机构 广州三环专利商标代理有限公司 44202

代理人 郝传鑫 熊永强

(51)Int.Cl.

G02F 1/133(2006.01)

G09G 3/36(2006.01)

(56)对比文件

CN 101640477 A, 2010.02.03, 权利要求10、说明书第4-5页、附图3.

US 2006/0006854 A1, 2006.01.12, 全文.

CN 101055987 A, 2007.10.17, 全文.

CN 103348556 A, 2013.10.09, 全文.

CN 101896960 A, 2010.11.24, 全文.

CN 103106882 A, 2013.05.15, 全文.

审查员 李彦琴

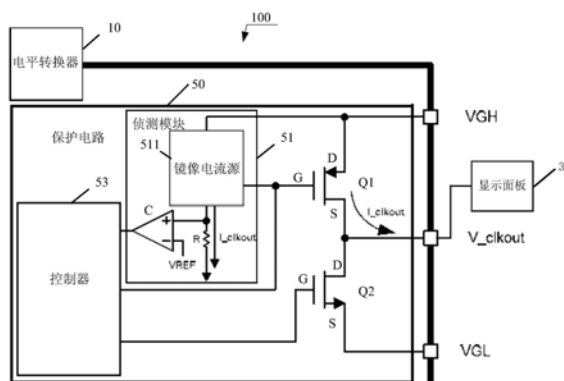
权利要求书1页 说明书4页 附图1页

(54)发明名称

保护电路及具有该保护电路的液晶显示器

(57)摘要

本发明一方面提供了一种用于保护液晶显示器的保护电路,该液晶显示器包括显示面板及经输出线路向该显示面板提供时钟信号的电平转换器,所述保护电路包括第一晶体管、侦测电路及与所述第一晶体管及所述侦测电路均电性连接的控制器,所述第一晶体管与所述侦测电路及所述输出线路电性连接,所述时钟信号通过所述该第一晶体管输出至所述显示面板,所述侦测电路侦测所述时钟信号,并判断该时钟信号是否正常,所述控制器在时钟信号发生异常时,控制所述电平转换器停止输出所述时钟信号至所述显示面板。本发明还提供一种具有上述保护电路的液晶显示器。本发明的液晶显示器在时钟信号异常时,及时将其输出至显示面板,从而可有效地保护显示面板。



1. 一种保护电路,其用于保护液晶显示器,该液晶显示器包括显示面板及经输出线路向该显示面板提供时钟信号的电平转换器,其特征在于,所述输出线路包括依次设置的高电位节点、输出节点及低电位节点,所述保护电路包括第一晶体管、第二晶体管、侦测电路及与所述第一晶体管及所述侦测电路均电性连接的控制器,所述第一晶体管的栅极与所述侦测电路及所述控制器电性连接,所述第一晶体管的漏极与所述高电位节点及所述侦测电路电性连接,所述第一晶体管的源极与所述输出节点电性连接,所述时钟信号通过所述第一晶体管输出至所述显示面板,所述第二晶体管的源极与所述输出线路的低电位节点电性连接,所述第二晶体管的漏极与所述第一晶体管的源极及所述输出节点电性连接,所述第二晶体管的栅极与所述控制器电性连接,所述侦测电路侦测所述时钟信号,并判断该时钟信号是否正常,所述侦测电路包括镜像电流源、电阻及比较器,所述镜像电流源一端与所述高电位节点及所述第一晶体管的漏极电性连接,所述镜像电流源的另一端与所述第一晶体管的栅极及所述控制器电性连接,所述镜像电流源还通过所述电阻接地,所述比较器的第一输入端连接至所述镜像电流源与所述电阻之间,所述比较器的第二输入端接入参考电压,所述参考电压可通过引脚预设,所述比较器的输出端与所述控制器电性连接;所述控制器在时钟信号发生异常时,该控制器控制所述第二晶体管导通以将该时钟信号短路进而控制所述电平转换器停止输出所述时钟信号至所述显示面板。

2. 如权利要求1所述的保护电路,其特征在于,所述时钟信号为电流,所述镜像电路镜侦测所述电平转换器输出的电流,该电流流经所述电阻并接地,所述比较器将该电流对应的电压与一参考电压进行比较,当该电压大于所述参考电压时,则判断该电平转换器输出的电流发生异常。

3. 如权利要求2所述的保护电路,其特征在于,当该电压小于或等于所述参考电压时,则该比较器判断该电平转换器输出的电流正常,该时钟信号继续输出至该显示面板。

4. 如权利要求2所述的保护电路,其特征在于,该第一晶体管为P沟道MOS (Metal Oxide Semiconductor,金属氧化物半导体场效应)管。

5. 如权利要求4所述的保护电路,其特征在于,所述控制器可控制该第一晶体管导通或截止,当所述控制器控制该第一晶体管导通时,电流从所述高电位节点,通过该第一晶体管流至所述输出节点,并提供至所述显示面板。

6. 如权利要求5所述的保护电路,其特征在于,所述第二晶体管为N沟道MOS管。

7. 一种液晶显示器,其包括电平转换器、显示面板及保护电路,所述电平转换器经输出线路向所述显示面板提供时钟信号,所述保护电路在所述时钟信号异常时,停止将所述时钟信号输出至所述显示面板,其特征在于,所述保护电路包括权利要求1至6中任意一项所述的保护电路。

保护电路及具有该保护电路的液晶显示器

技术领域

[0001] 本发明涉及液晶显示领域,尤其是涉及一种保护电路及一种具有该保护电路的液晶显示器。

背景技术

[0002] 在现有技术中,阵列基板行驱动 (Gate driver on Array,GOA) 单元中,大多使用电平转换器产生时钟信号,并将该时钟信号提供给显示面板使用。然而,在现有的GOA线路中,由于框胶密封不严或者其他制程原因,容易造成所述电平转换器产生的时钟信号在输出时短路,使得电流增大,导致显示面板被烧坏,甚至引起火灾。目前,一般采用大量的过电流保护 (Over Current Protection,OCP) 电路来保护所述GOA单元,如,在Boost线路做OCP保护,其主要是依靠侦测电感电流的峰值进行保护。然而,OCP电路并不能很好的进行工作,其产生的误差较大,可能会引起误动作或者在需要保护的时候不能及时保护。

发明内容

[0003] 本发明提供一种保护电路及一种具有该保护电路的液晶显示器,其可侦测到电平转换器提供至显示面板的时钟信号,并在该时钟信号发生异常时,及时将其短路,从而可有效地保护所述显示面板。

[0004] 本发明一方面提供了一种保护电路,其用于保护液晶显示器,该液晶显示器包括显示面板及经输出线路向该显示面板提供时钟信号的电平转换器,其特征在于,所述保护电路包括第一晶体管、侦测电路及与所述第一晶体管及所述侦测电路均电性连接的控制器,所述第一晶体管与所述侦测电路及所述输出线路电性连接,所述时钟信号通过所述该第一晶体管输出至所述显示面板,所述侦测电路侦测所述时钟信号,并判断该时钟信号是否正常,所述控制器在时钟信号发生异常时,控制所述电平转换器停止输出所述时钟信号至所述显示面板。

[0005] 其中,所述侦测电路包括镜像电流源、电阻及比较器,所述时钟信号为电流,所述镜像电路侦测所述电平转换器输出的电流,该电流流经所述电阻并接地,所述比较器将该电流对应的电压与一参考电压进行比较,当该电压大于所述参考电压时,则判断该电平转换器输出的电流发生异常。

[0006] 其中,当该电压小于或等于所述参考电压时,则该比较器判断该电平转换器输出的电流正常,该时钟信号继续输出至该显示面板。

[0007] 其中,该第一晶体管为P沟道MOS (Metal Oxide Semiconductor,金属氧化物半导体场效应) 管。

[0008] 其中,该输出线路包括依次设置的高电位节点、输出节点及低电位节点,该第一晶体管的栅极与该侦测电路的镜像电流源及该控制器电性连接,该第一晶体管的漏极与该高电位节点电性连接,该第一晶体管的源极与该输出节点电性连接;所述控制器可控制该第一晶体管导通或截止,当所述控制器控制该第一晶体管导通时,电流从所述高电位节点,通

过该第一晶体管流至所述输出节点,并提供至所述显示面板。

[0009] 其中,所述镜像电流源一端与所述高电位节点及所述第一晶体管的漏极电性连接,另一端与所述第一晶体管的栅极及所述控制器电性连接,所述镜像电流源还通过所述电阻接地。

[0010] 其中,所述保护电路还包括第二晶体管,该第二晶体管与所述输出线路、所述第一晶体管及所述控制器电性连接,该控制器控制所述第二晶体管导通以将该时钟信号短路。

[0011] 其中,所述第二晶体管为N沟道MOS管。

[0012] 其中,所述第二晶体管的栅极与所述控制器电性连接,该第二晶体管的源极与所述低电位节点电性连接,该第二晶体管的漏极与所述输出节点及第一晶体管的栅极电性连接。

[0013] 本发明另一方面提供了一种液晶显示器,其包括电平转换器、显示面板及保护电路,所述电平转换器经输出线路向所述显示面板提供时钟信号,所述保护电路在所述时钟信号异常时,停止将所述时钟信号输出至所述显示面板,所述保护电路包括上述的保护电路。

[0014] 相较于现有技术,本发明实施例所述的具有保护电路的液晶显示器可侦测所述电平转换器提供至显示面板的时钟信号电流,并将该时钟信号电流对应的电压与所述参考电压进行比较,以根据比较结果判断该时钟信号是否正常,在该时钟信号异常时,及时将该时钟信号电流的输出进行短路,从而可有效地保护所述显示面板。

附图说明

[0015] 为了更清楚地说明本发明实施例或现有技术中的技术方案,下面将对实施例或现有技术描述中所需要使用的附图作简单地介绍,显而易见地,下面描述中的附图仅仅是本发明的一些实施例,对于本领域普通技术人员来讲,在不付出创造性劳动的前提下,还可以根据这些附图获得其他的附图。

[0016] 图1为本发明的实施例的具有保护电路的液晶显示器的部分电路图。

具体实施方式

[0017] 下面将结合本发明实施例中的附图,对本发明实施例中的技术方案进行清楚、完整地描述,显然,所描述的实施例仅仅是本发明一部分实施例,而不是全部的实施例。基于本发明中的实施例,本领域普通技术人员在没有做出创造性劳动前提下所获得的所有其他实施例,都属于本发明保护的范围。

[0018] 此外,以下各实施例的说明是参考附加的图示,用以例示本发明可用以实施的特定实施例。本发明中所提到的方向用语,例如,“上”、“下”、“前”、“后”、“左”、“右”、“内”、“外”、“侧面”等,仅是参考附加图式的方向,因此,使用的方向用语是为了更好、更清楚地说明及理解本发明,而不是指示或暗指所指的装置或元件必须具有特定的方位、以特定的方位构造和操作,因此不能理解为对本发明的限制。

[0019] 在本发明的描述中,需要说明的是,除非另有明确的规定和限定,术语“安装”、“相连”、“连接”应做广义理解,例如,可以是固定连接,也可以是可拆卸地连接,或者一体地连接;可以是机械连接;可以是直接相连,也可以通过中间媒介间接相连,可以是两个元件内

部的连通。对于本领域的普通技术人员而言,可以具体情况理解上述术语在本发明中的具体含义。

[0020] 此外,在本发明的描述中,除非另有说明,“多个”的含义是两个或两个以上。若本说明书中出现“工序”的用语,其不仅是指独立的工序,在与其它工序无法明确区别时,只要能实现该工序所预期的作用则也包括在本用语中。另外,本说明书中用“~”表示的数值范围是指将“~”前后记载的数值分别作为最小值及最大值包括在内的范围。在附图中,结构相似或相同的单元用相同的标号表示。

[0021] 请参阅图1,图1为本发明的具有保护电路的液晶显示器的部分电路图。如图1所示,该液晶显示器100包括电平转换器10、显示面板30及保护电路50,所述电平转换器10与所述显示面板30及所述保护电路50电性连接。该电平转换器10可提供时钟信号,并在所述保护电路50的控制下通过输出线路将该时钟信号传输至该显示面板30。在本较佳实施实例中,该时钟信号为可时钟信号电流I-clkout。该输出线路包括依次设置的高电位节点VGH、输出节点V-clkout及低电位节点VGL。

[0022] 所述保护电路50与上述的高电位节点VGH、输出节点V-clkout及低电位节点VGL电性连接,其侦测该电平转换器10输出的时钟信号,并判断该时钟信号是否正常,在判断该时钟信号发生异常,如发生短路时,及时停止将该时钟信号输出至所述显示面板30,从而保护该显示面板30免受损坏。

[0023] 所述保护电路50包括第一晶体管Q1、侦测电路51、控制器53及第二晶体管Q2。

[0024] 具体为,在本发明的实施实例中,该第一晶体管Q1为P沟道MOS (Metal Oxide Semiconductor,金属氧化物半导体场效应)管,该第一晶体管Q1的栅极G与所述侦测电路51及所述控制器53电性连接,该第一晶体管Q1的漏极D与所述高电位节点VGH及侦测电路51电性连接,该第一晶体管Q1的源极S与所述输出节点V-clkout电性连接。该控制器53可控制该第一晶体管Q1导通或截止。当该第一晶体管Q1导通时,时钟信号电流I-clkout从所述高电位节点VGH,经该第一晶体管Q1流至所述输出节点V-clkout,并提供至所述显示面板30。

[0025] 该侦测电路51包括镜像电流源511、电阻R及比较器C。该镜像电流源511一端与所述高电位节点VGH及所述第一晶体管Q1的漏极D电性连接,另一端与该第一晶体管Q1的栅极G及所述控制器53电性连接。同时,所述镜像电流源511还经所述电阻R接地。该镜像电流源511侦测该电平转换器10输出的时钟信号电流I-clkout。该时钟信号电流I-clkout流经电阻R。

[0026] 所述比较器C的第一输入端连接至所述镜像电流源51与所述电阻R之间,第二输入端连接入参考电压VREF,该参考电压VREF可通过引脚预设,该比较器C的输出端与所述控制器53电性连接。该第一输入端获取时钟信号电流I-clkout对应的电压V-clkout,并将该电压V-clkout与参考电压VREF进行比较,将比较结果输出至所述控制器53。在本较佳实施实例中,当该电压V-clkout大于所述参考电压VREF时,则该控制器53判断所述电平转换器10输出的时钟信号电流I-clkout发生异常;当该电压V-clkout未超过(即小于或等于)所述参考电压VREF时,则该控制器53判断该电平转换器10输出的时钟信号电流I-clkout正常。

[0027] 该控制器53接收所述比较器C传输的比较结果,并在所述电压V-clkout大于所述参考电压VREF时,控制所述第二晶体管Q2对时钟信号电流I-clkout进行短路;根据比较结果,在该电压V-clkout未超过该参考电压VREF时,则继续保持将所述时钟信号电流I-

clkout输出至所述显示面板30。

[0028] 在本较佳实施例中,所述第二晶体管Q2可为N沟道MOS管。该第二晶体管Q2的栅极G与该控制器53电性连接,该第二晶体管Q2的源极S与所述低电位节点VGL电性连接,该第二晶体管Q2的漏极D与所述第一晶体管Q1的源极S及所述输出节点V-clkout电性连接。在所述电压V-clkout大于所述参考电压VREF时,该控制器53控制该第二晶体管Q2导通,以对所述时钟信号电流I-clkout进行短路,防止该时钟信号电流I-clkout烧坏所述显示面板30。

[0029] 可以理解,所述第二晶体管Q2可省略。在该第二晶体管Q2省略时,该控制器53可在电压V-clkout大于所述参考电压VREF时,直接控制所述电平转换器10停止输出时钟信号电流I-clkout。

[0030] 本发明实施例所述的具有保护电路的液晶显示器100工作时,所述电平转换器10输出时钟信号电流I-clkout至所述显示面板30,所述控制器53控制所述第一晶体管Q1导通,所述镜像电流源51侦测该时钟信号电流I-clkout,所述比较器C将该时钟信号电流I-clkout对应的电压V-clkout与所述参考电压VREF进行比较,以判断该时钟信号电流I-clkout输出是否正常,并将比较结果输出至所述控制器53。该控制器53接收来自所述比较器C的比较结果,并在时钟信号电流I-clkout输出异常时,控制所述第二晶体管Q2导通,并将该时钟信号电流I-clkout的输出进行短路,从而可避免异常的时钟信号电流I-clkout损坏所述显示面板30,在该时钟信号电流I-clkout输出正常时,继续将其输出至所述显示面板30。

[0031] 综上所述,本发明实施例所述的具有保护电路的液晶显示器100可侦测所述电平转换器10提供至显示面板30的时钟信号电流I-clkout,并将该时钟信号电流对应的电压V-clkout与所述参考电压VREF进行比较,以根据比较结果判断该时钟信号是否正常,在该时钟信号异常时,及时将该时钟信号电流I-clkout的输出进行短路,从而可有效地保护所述显示面板30。

[0032] 在本说明书的描述中,参考术语“一个实施例”、“一些实施例”、“示例”、“具体示例”或“一些示例”等的描述意指结合该实施例或示例描述的具体特征、结构、材料或者特点包含于本发明的至少一个实施例或示例中。在本说明书中,对上述术语的示意性表述不一定指的是相同的实施例或示例。而且,描述的具体特征、结构、材料或特点可以在任何一个或多个实施例或示例中以合适的方式结合。

[0033] 以上所揭露的仅为本发明一种较佳实施例而已,当然不能以此来限定本发明之权利范围,本领域普通技术人员可以理解实现上述实施例的全部或部分流程,并依本发明权利要求所作的等同变化,仍属于发明所涵盖的范围。

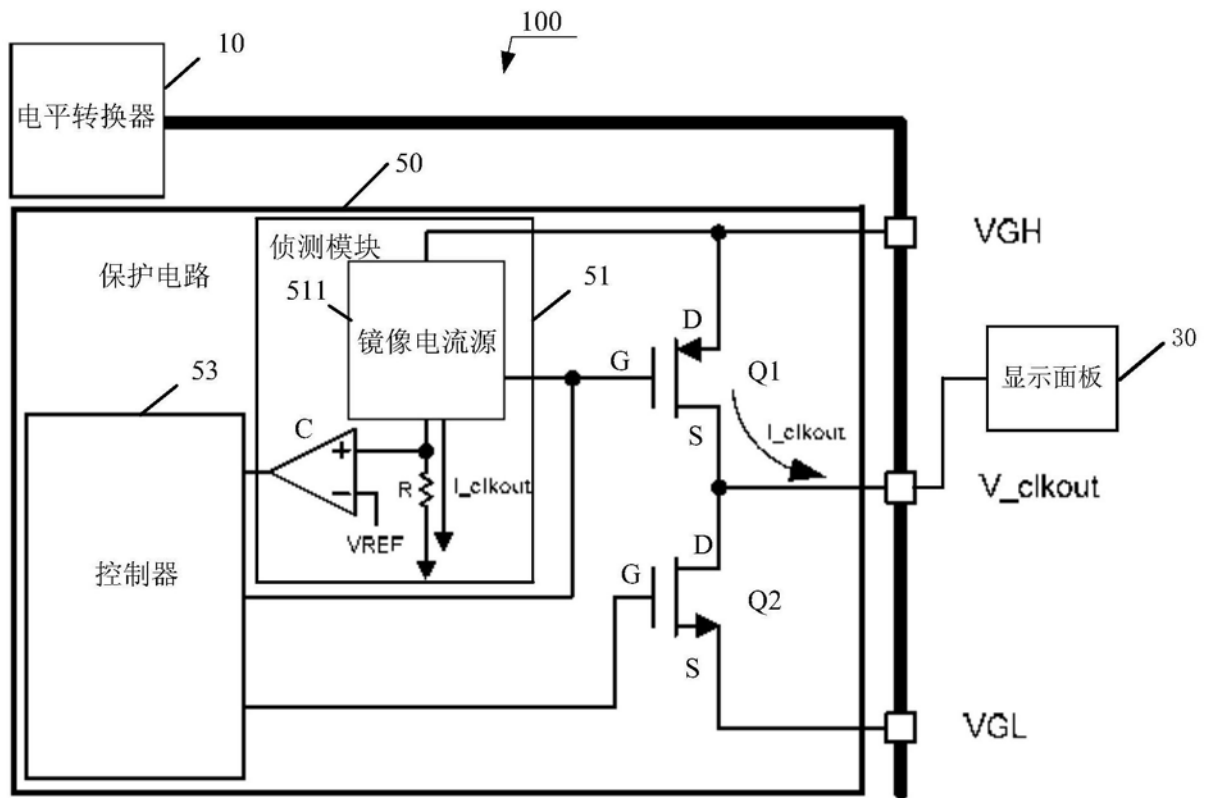


图1

专利名称(译)	保护电路及具有该保护电路的液晶显示器		
公开(公告)号	CN105223713B	公开(公告)日	2018-05-25
申请号	CN201510571999.X	申请日	2015-09-09
[标]申请(专利权)人(译)	深圳市华星光电技术有限公司		
申请(专利权)人(译)	深圳市华星光电技术有限公司		
当前申请(专利权)人(译)	深圳市华星光电技术有限公司		
[标]发明人	张先明 郭平昇 陈明璋		
发明人	张先明 郭平昇 陈明璋		
IPC分类号	G02F1/133 G09G3/36		
CPC分类号	G02F1/13454 G02F1/136204 G02F2201/50 G09G3/2096 G09G3/3611 G09G3/3648 G09G2310/08 G09G2330/04 G09G2330/12 H01L27/0248 H02H3/08		
代理人(译)	熊永强		
审查员(译)	李彦琴		
其他公开文献	CN105223713A		
外部链接	Espacenet SIPO		

摘要(译)

本发明一方面提供了一种用于保护液晶显示器的保护电路，该液晶显示器包括显示面板及经输出线路向该显示面板提供时钟信号的电平转换器，所述保护电路包括第一晶体管、侦测电路及与所述第一晶体管及所述侦测电路均电性连接的控制器，所述第一晶体管与所述侦测电路及所述输出线路电性连接，所述时钟信号通过所述该第一晶体管输出至所述显示面板，所述侦测电路侦测所述时钟信号，并判断该时钟信号是否正常，所述控制器在时钟信号发生异常时，控制所述电平转换器停止输出所述时钟信号至所述显示面板。本发明还提供一种具有上述保护电路的液晶显示器。本发明的液晶显示器在时钟信号异常时，及时将其输出至显示面板，从而可有效地保护显示面板。

