



(12)发明专利申请

(10)申请公布号 CN 110955089 A

(43)申请公布日 2020.04.03

(21)申请号 201811128380.1

(22)申请日 2018.09.27

(71)申请人 钰瀚科技股份有限公司

地址 中国台湾新竹县竹北市高铁七路65号
6楼之三

(72)发明人 彭政忠 沈毓仁

(74)专利代理机构 北京华夏博通专利事务所
(普通合伙) 11264

代理人 刘俊

(51)Int.Cl.

G02F 1/1343(2006.01)

G02F 1/1337(2006.01)

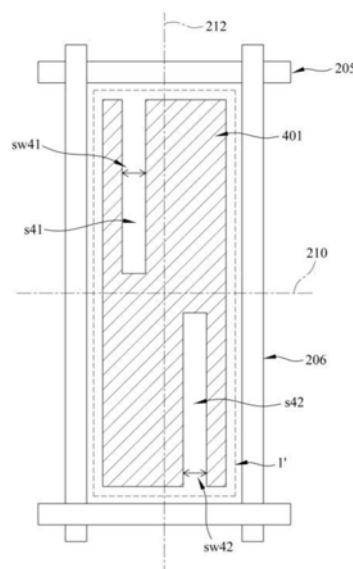
权利要求书2页 说明书7页 附图10页

(54)发明名称

具有自我补偿电极图案的液晶显示器

(57)摘要

一个包括自我补偿氧化铟锡(ITO)电极图案的液晶显示器(LCD device),其中每个像素区域包括形成有自我补偿电极图案的至少一个子像素区域,并且在电极图案上形成至少偶数个狭缝,每个狭缝的延伸方向与像素区域的资料线的关系是平行的或形成一个角度。每个像素区域也可以包括两个子像素区域,并且每个子像素区域形成有具有至少偶数个狭缝的自我补偿电极图案。其中一个子像素区域中的自我补偿电极图案,可以与另一个子像素区域的自我补偿电极图案相同或不同。



1. 一种液晶显示器,其特征在于,具有多个像素区域,每个像素区域具有至少一个次像素区域,该至少一个次像素区域包括:

第一基板,在上述至少一个次像素区域中形成有第一电极;

第二基板,其形成有第二电极,该第二基板与上述第一基板相对;和

一添加有旋光性物质的液晶层设置在上述第一和第二基板之间;

其中在上述第一电极中形成至少偶数个狭缝,并且第一电极具有既不左右对称也不上下对称的电极图案。

2. 根据权利要求1所述的液晶显示器,其特征在于,每个狭缝的延伸方向相对于像素区域中的资料线具有0到10度之间的角度。

3. 根据权利要求1所述的液晶显示器,其特征在于,每个狭缝平行于像素区域中的资料线。

4. 根据权利要求1所述的液晶显示器,其特征在于,每个狭缝的延伸方向相对于像素区域中的资料线具有15至30度之间的角度。

5. 根据权利要求1所述的液晶显示器,其特征在于,上述狭缝对齐在同一条直线上。

6. 根据权利要求1所述的液晶显示器,其特征在于,上述狭缝不对齐在同一条直线上。

7. 根据权利要求1所述的液晶显示器,其特征在于,在上述至少一个子像素区域的第一电极中仅形成两个狭缝。

8. 根据权利要求7所述的液晶显示器,其特征在于,上述两个狭缝中的一个狭缝大部分位于上述至少一个子像素区域中的右上区域,并且上述两个狭缝中的另一个狭缝大部分位于上述至少一个子像素区域中的左下区域。

9. 根据权利要求7所述的液晶显示器,其特征在于,上述两个狭缝中的一个狭缝大部分位于上述至少一个子像素区域中的左上区域,并且上述两个狭缝中的另一个狭缝大部分位于上述至少一个子像素区域中的右下区域。

10. 一种液晶显示器,其特征在于,具有多个像素区域,每个像素区域具有至少两个次像素区域,并包括:

第一基板,其形成有第一电极层;

第二基板,其形成有第二电极层,该第二基板与上述第一基板相对;

一添加有旋光性物质的液晶层设置在上述第一和第二基板之间;

第一次像素区域在上述第一电极层中有第一电极图案,该第一电极图案中至少有偶数个狭缝,并且既不左右对称也不上下对称;和

第二次像素区域在上述第一电极层中有第二电极图案,该第二电极图案中至少有偶数个狭缝,并且既不左右对称也不上下对称。

11. 根据权利要求10所述的液晶显示器,其特征在于,每个狭缝的延伸方向相对于像素区域中的资料线具有0到10度之间的角度。

12. 根据权利要求10所述的液晶显示器,其特征在于,每个狭缝的延伸方向相对于像素区域中的资料线具有15至30度之间的角度。

13. 根据权利要求10所述的液晶显示器,其特征在于,每个狭缝平行于像素区域中的资料线。

14. 根据权利要求10所述的液晶显示器,其特征在于,上述第一电极图案具有分别位于

上述第一电极图案内的左上区域和右下区域中的至少两个狭缝,上述第二电极图案具有分别位于上述第二电极图案内的左上区域和右下区域中的至少两个狭缝。

15.根据权利要求10所述的液晶显示器,其特征在于,上述第一电极图案具有分别位于上述第一电极图案内的左上区域和右下区域中的至少两个狭缝,上述第二电极图案具有分别位于上述第二电极图案内的右上区域和左下区域中的至少两个狭缝。

16.根据权利要求15所述的液晶显示器,其特征在于,上述第二电极图案还具有至少两个狭缝分别位于上述第二电极图案内的左上区域和右下区域中,并且位于上述第二电极图案内的左上区域和右下区域中的每个狭缝的宽度,不同于位于上述第二电极图案内的右上区域和左下区域中的狭缝的宽度。

具有自我补偿电极图案的液晶显示器

技术领域

[0001] 本发明涉及液晶显示 (LCD) 器,更具体地说,是一种具有自我补偿的氧化铟锡 (ITO) 或氧化铟锌 (IZO) 电极图案,用于改善显示品质的液晶显示器。

背景技术

[0002] 液晶分子的一特性是在不同的排列时,有不同的旋光向或不同的折射效果。液晶显示器利用这种特性,来控制光穿透率以产生影像。因为液晶分子的结构以及光特性的影响,扭转向列型液晶显示器具有良好的光穿透率,但是显示器的视角却非常狭小。

[0003] 为了解决光穿透率和视角的问题,扭转垂直配向模式被用来提高光穿透率以及增加视角。由于液晶分子被垂直配向,当液晶分子接受较低电压时,于斜视的方向观看显示器,会有灰阶反转的问题。从而产生斜视方向的颜色偏移,而使显示器无法显现正常的影像。

[0004] 有一种解决该方法,在同一像素中形成两种以上的液晶分子排列区块,以形成多区域垂直配向液晶显示器,以便消除灰阶反转的问题,并提高视角。在实作中,有三个具体的方法。在第一种方法中,每一像素被划分成多个显示区域,并且每一个显示区域利用电容耦合来形成不同的电压,由此而产生多区域液晶分子排列的显示效果。在第二种方法中,每一像素被划分成多个显示区域,并利用两个薄膜电晶体来使每个显示区域有不同的电压,从而解决了灰阶反转问题。在第三个方法中,每一像素被分为两个以上的显示区域,并在显示区域的一部分电极之上方,覆盖电子阻挡材料,由此而产生多区域液晶分子排列的显示效果。

[0005] 然而,这些利用现有技术解决灰阶反转问题的方法,需要复杂的液晶显示器制程。鉴于上述,本发明的主题,是提供一种简单的电极结构来驱动液晶显示器并能提供较宽广的视角,使液晶显示器可呈现最佳的影像。

发明内容

[0006] 本发明提供在广视角下具有改善显示品质的液晶显示器。为了补偿液晶显示器在离轴方向上其电压与相关归一化穿透率 (V-T) 曲线的特性,液晶显示器的每个像素区域内,设计成自我补偿电极图案,以增广视角。

[0007] 在本发明一个较佳的实施方案中,在液晶显示器中每个像素区域内至少有两个次像素区域有不同的氧化铟锡或氧化铟锌电极图案。像素区域内的每个次像素区域包括至少两个电极,每个电极是具有多边形形状的实心电极。换句话说,该多边形形状电极在其电极图案上没有狭缝空隙。在次像素区域中的两个实心电极是相互电性导通的。

[0008] 在本发明的一个范例中,每个次像素区域中的两个实心电极,藉由电极段连接该实心电极,形成互为电性导通,该电极段与两个实心电极设置于同层的电极结构。在另一范例中,每个次像素区域中的两个实心电极,也藉由电极段连接该实心电极,形成互为电性导通,但是该电极段与两个实心电极设置于不同层的电极结构。

[0009] 根据本发明的一个实施例,次像素区域中的电极图案可以是将相同电极层中的特定区域去除,以形成电极段,该特定去除区域即是电极段两侧的两个狭缝,最后形成的电极图案即是电极段连接两个实心电极。该电极图案可视为一“工”字形或“H”字形图案。

[0010] 根据本发明,每个次像素区域中的实心电极的尺寸,以特定方式设计,以便补偿液晶显示器在离轴方向上其V-T曲线的特性。如果一个次像素区域中的实心电极设计为在横向方向上的长度,比在纵向方向上较长,则在另一个次像素区域中对应的实心电极被设计为在横向方向上的长度,比在纵向方向上较短。

[0011] 在本发明的另一个较佳的实施方案中,液晶显示器的每个像素区域包括有一个子像素区域,其中形成自我补偿电极图案。电极图案既不左右对称也不上下对称,并且在电极上形成至少有偶数个狭缝。

[0012] 在较佳的实施方案中的一个范例中,在像素区域的子像素区域中的电极上形成有两个狭缝,其中一个狭缝大部分是位于像素区域的左上区域中,另一个狭缝大部分则是位于像素区域的右下区域中。

[0013] 在较佳的实施方案中的另一个范例中,两个狭缝其中一个狭缝大部分是位于子像素区域的右上区域中,另一个狭缝大部分则是位于子像素区域的左下区域中。

[0014] 根据本发明,每个狭缝的延伸方向与像素区域中的资料线形成0到10度之间的角度,较佳的角度为每个狭缝与资料线平行。该角度也可以是狭缝的延伸方向与资料线形成15至30度之间,并且较佳的角度为在20至26度之间。在像素区域中,每个狭缝可对齐或不对齐在同一条直线上。

[0015] 子像素区域中的每个狭缝在其延伸方向上可以具有开口端,因此使子像素区域中的电极周边具有由狭缝形成的缺口缝隙。每个狭缝在其延伸方向上也可以没有开口端,于是电极具有封闭而没有任何凹陷的周边。

[0016] 在本发明的另一实施方案中,液晶显示器的每个像素区域包括有两个子像素区域,每个子像素区域形成有自我补偿电极图案。每个子像素区域中的电极图案既不是左右对称也不是上下对称,并且在电极上形成至少有偶数个狭缝。

[0017] 在较佳的实施方案中的一个范例中,两个子像素区域具有相同的电极图案。每个子像素区域中的电极上形成有两个狭缝,其中一个狭缝大部分是位于子像素区域的左上区域中,另一个狭缝大部分则是位于子像素区域的右下区域中。

[0018] 在较佳的实施方案中的另一个范例中,两个子像素区域具有不同的电极图案。每个子像素区域中的电极上形成有两个狭缝。在一个子像素区域中,两个狭缝大部分分别位于子像素区域的左上区域和右下区域中。在另一个子像素区域中,两个狭缝大部分分别位于子像素区域的右上区域和左下区域中。

[0019] 在较佳的实施方案中的又一个范例中,两个子像素区域也具有不同的电极图案。一个子像素区域中的电极上形成有两个狭缝,其中两个狭缝大部分分别位于子像素区域的左上区域和右下区域中。另一个子像素区域中的电极上形成有四个狭缝,四个狭缝中的两个狭缝大部分分别位于右上区域和左下区域中,并且四个狭缝中的另外两个狭缝大部分分别位于子像素区域的左上区域和右下区域中。

附图说明

[0020] 图1示出了根据本发明的液晶显示器的剖视图。

[0021] 图2示出了根据本发明的液晶显示器在每个像素区域中形成自我补偿电极图案的一个示例。

[0022] 图3示出了根据本发明的液晶显示器在每个像素区域中形成自我补偿电极图案的另一个示例。

[0023] 图4示出了根据本发明的液晶显示器在每个像素区域中的一个子像素区域中形成自我补偿电极图案的示例。

[0024] 图5示出了图4中所示的自我补偿电极图案的一个变形,其中两个狭缝的开口端是关闭的。

[0025] 图6示出了图5中所示的自我补偿电极图案的一个变形,其中两个狭缝大部分分别形成在每个像素区域的右上区域和左下区域中,并且与像素区域中的资料线形成15至30度之间的角度。

[0026] 图7示出了图5中所示的自我补偿电极图案的另一个变形,其中两个狭缝大部分分别形成在每个像素区域的左上区域和右下区域中,并且与像素区域中的资料线形成15到30度之间的角度。

[0027] 图8示出了根据本发明的液晶显示器中,每个像素区域有两个图5中所示的自我补偿电极图案,分别在像素区域的两个子像素区域中形成的示例。

[0028] 图9示出了在液晶显示器中,每个像素区域有两个自我补偿电极图案,分别在两个子像素区域中形成的示例,其中一个电极图案类似于图7中所示的电极图案,另一个电极图案类似于图6中所示的电极图案。

[0029] 图10示出了在液晶显示器中,每个像素区域有两个自我补偿电极图案,分别在两个子像素区域中形成的示例,其中一个电极图案类似于图7中所示的电极图案,另一个电极图案具有四个狭缝。

具体实施方式

[0030] 本说明书提供附图,使本发明更能进一步的被理解,同时附图也构成本说明书的一部分。该附图显示出了本发明的实施例,并与说明书一起,用来解释本发明原理。

[0031] 参照图1,根据本发明的液晶显示器包括第一基板101,第二基板102,第一电极层103,第二电极层104和位于第一和第二电极层之间的液晶层105。第一和第二基板彼此相对,液晶层105设置在两个基板之间。第一和第二电极层是由诸如氧化铟锡或氧化铟锌的透明导电膜形成在第一和第二基板上。

[0032] 上述液晶层中的液晶分子包括向列型液晶材料,例如具有负介电异方性的向列型液晶材料。在液晶层中添加具有旋光性的物质。例如,将光学手性掺杂剂(Chiral Dopant)添加到液晶层中,使得液晶分子沿着一轴扭转而具有旋光性(optical chirality),此轴向平行于第一基板101的法线。该添加的旋光性物质可以是具有左旋或右旋的光学手性。为了使液晶分子具有足够的扭转空间,液晶层的厚度 d 与光学手性物质的节距 p 的比率 d/p 最好是在0.16到0.42之间。

[0033] 根据本发明的一个实施例,具有自我补偿电极图案的液晶显示器的每个像素区域

包括至少两个次像素区域,并且每个次像素区域包括至少两个互为电性导通的实心电极。每个实心电极可为多边形的电极,实心电极内部没有任何狭缝空隙。该多边形可以是三角形,四边形,五边形,或六边形。一个较佳实施例是每一个次像素区域内仅具有两个实心电极,并且每个实心电极是多边形电极。

[0034] 图2示出了根据本发明的液晶显示器的像素区域中的自我补偿电极图案的一个示例。像素区域是由液晶显示器的闸极线205和资料线206所限定的区域。每个像素区域包括次像素1'和次像素2'。次像素1'区域的面积大小与次像素2'区域的面积大小的比率较佳是在1/3和3/4之间。

[0035] 在次像素1'的区域中,电极201和电极202互为电性导通。类似地,在次像素2'的区域中,电极203和电极204互为电性导通。垂直参考线212通过像素区域的中心点,且平行于资料线206,水平参考线210通过像素区域的中心点,且平行于闸极线205。

[0036] 为了达到广视角的目的,改善斜视角的显示品质,两个次像素区域中的电极图案可被设计成该两区域的离轴V-T曲线具有互相补偿的特性。例如,如果次像素1'中的实心电极201或202设计为具有至少一个横向方向上的长度比纵向方向的长度较长,次像素2'中相对应的实心电极203或204则应设计为具有至少一个横向方向上的长度比纵向方向的长度较短。

[0037] 相反的,如果在次像素1'中的实心电极201或202设计为具有至少一个在横向方向上的长度比纵向方向的长度较短,在次像素2'中相对应的实心电极203或204则应设计为具有至少一个在横向方向上的长度比纵向方向的长度较长。

[0038] 实心电极201或202在纵向方向上至少有一边的长度比实心电极203或204在纵向方向上的长度还短。实心电极201或202在横向方向上至少有一边的长度比实心电极203或204在横向方向上的长度还长。

[0039] 根据离轴的V-T曲线特性,如果次像素1'在离轴 $(\theta, \phi) = (60, 0)$ 的视角时具有比次像素2'更好的显示品质,次像素2'在离轴 $(\theta, \phi) = (60, 90)$ 的视角时将具有比次像素1'更好的显示品质,其中 θ 和 ϕ 是代表极坐标角和方位角的符号。结果,如上述两个次像素区域设计成尺寸相互对应的实心电极,其可以在离轴的V-T曲线上相互补偿,可以改善液晶显示器的离轴显示品质。

[0040] 在如图2所示的较佳实施例中,每个像素区域中存在两个次像素区域。在次像素1'中的电极201与在次像素1'中的电极202具有相同的形状,在次像素2'中的电极203与在次像素2'中的电极204也具有相同的形状。像素区域中的电极都是矩形实心电极。应当注意的是,在次像素1'中的电极201和电极202由同一电极层中的电极段连接导电。在次像素2'中的电极203和电极204也由同一电极层中的电极段连接导电。

[0041] 如图2所示,次像素1'中的电极201和202各自具有一个水平长度比垂直长度较长,并且次像素2'中的电极203和204各自具有一个水平长度比垂直长度较短。该次像素1'中的整个电极图案可视为经由去除电极层上特定的电极区域而形成电极段207和两个狭缝,也就是狭缝1和狭缝2。电极201和电极202之间的狭缝1和狭缝2具有狭缝宽度 $sw1$ 。该次像素1'中的整个电极图案可视为一“工”字形的图案。

[0042] 在图2所示的示例中,次像素1'有两个特定电极区域被选择除去,即至少有偶数个电极区域被去除,以形成具有偶数个狭缝的电极图案。在次像素1'中的整个电极图案,以垂

直参考线212为参考线,该图案是呈现左右对称的图形。

[0043] 同样的,次像素2'中的整个电极图案可视为经由去除电极层上特定的电极区域而形成电极段208和两个狭缝,也就是狭缝3和狭缝4。电极203和电极204之间的狭缝3和狭缝4具有狭缝宽度 sw_2 。次像素2'中的整个电极图案可视为一“H”字形的图案。 sw_1 可以是小于或等于 sw_2 。在该示例中,次像素1'或次像素2'中的狭缝可以形成在同一直线或不同直线上。换句话说,次像素中的两个狭缝可有错位或无错位。狭缝宽度也可以是不等宽的,狭缝宽度在靠近次像素的中心区域,可以是较窄的。

[0044] 在一些实施方案的变形中,本发明的液晶显示器的每个像素区域可以只具有一个次像素区域,即只有次像素1'或次像素2'。在这种情况下,次像素区域中的电极图案相对于垂直参考线212是左右对称的。次像素区域中的电极图案相对于水平参考线210是上下对称的。

[0045] 参考图2所示,次像素1'中具有宽度 sw_1 的两个狭缝平行于水平参考线210。在本发明中,较佳的宽度 sw_1 大于液晶层厚度 d 的一半,但小于液晶层厚度 d 的两倍,即 $0.5d < sw_1 < 2d$ 。次像素2'中具有宽度 sw_2 的两个狭缝与垂直参考线212平行。较佳的宽度 sw_2 应大于液晶层厚度 d 的一半,且小于液晶层厚度 d 的两倍,最佳的设计为 $1.5d < sw_2 < 2d$ 。对于上述每个狭缝,其长度为 L ,而其宽度为 W ,较佳的 L 应大于 W ,并且最佳的是 $L > 1.5W$ 。

[0046] 图3示出了根据本发明的液晶显示器的像素区域中的自我补偿电极图案的另一示例。在这个例子中,每个像素区域由闸极线205和资料线206所限定,包括次像素1'和次像素2'。在次像素1'的区域中,存在两个电极301和302。类似地,在次像素2'的区域中,存在两个电极303和304。

[0047] 如图3所示,像素区域中的电极都是矩形的,电极也具有类似于图2中的电极结构和尺寸。然而,在次像素1'的电极301和302的电性导通是经由与电极301和302不同电极层的电极线段连接所构成的电性导通。电极303和304的电性导通也是经由与电极303和304不同电极层的电极线段连接所构成的电性导通。该电极线段未显示在图3中。

[0048] 图4示出了根据本发明的一较佳的实施方案,液晶显示器中每一个像素区域中形成有自我补偿电极图案401的一个实施例。像素区域是由液晶显示器的闸极线205和资料线206所限定的区域。在本实施方案中,每个像素区域仅包括一个子像素区域,也就是子像素1'。电极图案401是将子像素区域中的电极层的两个特定区域去除而形成,电极图案401在左右和上下方向都是非对称的。

[0049] 如图4所示,在像素区域中,穿过像素区域中心的垂直参考线212平行于资料线206,穿过像素区域中心的水平参考线210平行于闸极线205。电极图案401相对于垂直参考线212不左右对称,相对于水平参考线210也不上下对称。

[0050] 在像素区域中的电极被去除两个特定区域形成两个狭缝,如图4所示,即狭缝 s_{41} 和狭缝 s_{42} ,分别具有宽度 sw_{41} 和 sw_{42} 。每个狭缝的延伸方向和资料线206具有0到10度之间的角度。如图4所示,较佳的角度为0度。狭缝 s_{41} 和资料线206之间的角度与狭缝 s_{42} 和资料线206之间的角度相同是比较佳的。然而,这两个角度也可以不同。

[0051] 在图4所示较佳的实施例中,两个狭缝平行于垂直参考线212,宽度 sw_{41} 和 sw_{42} 可以相同或不同。这两个宽度都应大于液晶层的厚度 d ,较佳为 $1.5d < sw_{41} < 2d$ 而且 $1.5d < sw_{42} < 2d$ 。

[0052] 图5示出了根据本发明较佳的实施方案的另一实施例,液晶显示器中每一个像素区域中形成有自我补偿电极图案501。该实施例中的电极图案501,除了两个狭缝s51和s52没有开口端之外,类似于图4中所示的电极图案。换句话说,电极图案501的周边是封闭而没有任何凹陷的。

[0053] 图6示出了图5所示的液晶显示器的像素区域中的自我补偿电极图案的一个变形。在该示例中,电极图案601中的两个狭缝s61和s62也没有开口端,并且电极图案601类似于图5,周边是封闭没有任何凹陷的。然而,两个狭缝s61和s62不平行于垂直参考线212。每个狭缝的延伸方向和资料线206形成15至30度之间的角度,较佳的角度在20到26度之间。

[0054] 如图6所示,像素区域被垂直和水平参考线212,210划分为右上,右下,左上和左下区域。可以看出,狭缝s61大部分位于右上区域,狭缝s62大部分位于左下区域。在图6所示的示例中,狭缝s61和资料线206之间的角度与狭缝s62和资料线206之间的角度相同。两个狭缝s61和s62位于同一条直线上。然而,两个狭缝并不一定要位于或对齐在同一直线上。

[0055] 图7示出了图5所示的液晶显示器的像素区域中的自我补偿电极图案的另一个变形。在该示例中,电极图案701中的两个狭缝s71和s72也没有开口端,类似于图5,电极图案具有封闭而没有任何凹陷的周边。类似于图6,两个狭缝s71和s72也不与垂直参考线212平行。然而,狭缝s71大部分位于像素区域的左上区域中,并且狭缝s72大部分位于像素区域的右下区域中。

[0056] 在图7所示的示例中,每个狭缝的延伸方向和资料线206也形成15至30度之间的角度,较佳的角度在20到26度之间。狭缝s71和资料线206之间的角度可以与狭缝s72和资料线206之间的角度相同。两个狭缝s71和s72并未对齐在同一条直线上。然而,两个狭缝并不一定要在不同的直线上或不对齐,两个狭缝也可以位于同一条直线上。

[0057] 图8示出了根据本发明的一较佳的实施方案,液晶显示器的像素区域中形成有自我补偿电极图案的又一个实施例。在该实施例中,每个像素区域包括子像素1'和子像素2',每个子像素区域形成有类似于图5中所示的自我补偿电极图案。如图8所示,两个子像素具有相同的电极图案801和803。

[0058] 如图8所示,每个子像素区域中的电极图案801或803有两个狭缝。两个狭缝中的一个狭缝大部分位于子像素区域的左上区域中,并且另一个狭缝大部分位于子像素区域的右下区域中。每个狭缝的延伸方向与像素区域中的资料线206形成0到10度之间的角度,较佳的角度是每个狭缝与资料线206平行。

[0059] 图9示出了根据本发明图8的液晶显示器的像素区域中的自我补偿电极图案的一个变形。在该示例中,每个像素区域也包括子像素1'和子像素2'。子像素1'形成有类似于图7中所示的自我补偿电极图案901,子像素2'形成有类似于图6中所示的自我补偿电极图案903。换句话说,两个子像素具有不同的电极图案。

[0060] 如图9所示,子像素1'中的电极图案901形成有两个狭缝。在子像素1'区域中,两个狭缝大部分分别位于子像素1'区域的左上区域和右下区域中。子像素2'中的电极图案903也形成有两个狭缝。在子像素2'区域中,两个狭缝大部分分别位于子像素2'区域的右上区域和左下区域中。

[0061] 图10示出了根据本发明图8的液晶显示器的像素区域中的自我补偿电极图案的又一个变形。在该示例中,每个像素区域包括子像素1'和子像素2'。子像素1'形成有类似于图

7中所示的自我补偿电极图案1001。在子像素2'中,子像素区域的电极层分别去除左上,右下,右上和左下的四个特定区域,形成四个狭缝,即有狭缝s103,s104,s105和s106的自我补偿电极图案1003。

[0062] 如图10所示,穿过子像素2'区域中心的水平参考线214与闸极线205平行,子像素2'中的电极图案1003,相对于垂直参考线212不左右对称,相对于水平参考线214也不上下对称。狭缝s103和狭缝s104大部分分别位于子像素2'区域的左上和右下区域,并且狭缝s105和缝s106大部分区域分别位于子像素2'区域的右上区域和左下区域。

[0063] 狭缝s103的延伸方向和资料线206具有0到10度之间的角度,较佳的角度为0度。狭缝s104的延伸方向和资料线206也具有0到10度之间的角度,并且较佳的角度为0度。两个角度相同是较佳的,但不是必须的。

[0064] 如图10所示,狭缝s105的延伸方向和资料线206具有15至30度之间的角度,较佳的角度在20到26度之间。狭缝s106的延伸方向和资料线206也具有15至30度之间的角度,并且较佳的角度在20至26度之间。两个角度相同也是较佳的,但不是必须的。此外,狭缝s103的宽度sw103不与狭缝s106的宽度sw106相同是较佳的,但也不是必须的。图10中所示的狭缝的宽度是均匀的。但是,每个狭缝的宽度也不一定是要均匀的,狭缝宽度可以是在越靠近子像素的中心的区域变成越窄。

[0065] 虽然以上只藉由几个较佳的实施范例来描述本发明,然而熟悉本技术领域的人,很明显的可以了解,仍有许多未描述的变通及修改,都在不偏离以下所定义之本发明的申请专利范围之内。

[0066] 其中,附图标记说明如下:

[0067] 1、2、3、4 狭缝

[0068] 1'、2' 次像素、子像素

[0069] 101 第一基板

[0070] 102 第二基板

[0071] 103 第一电极层

[0072] 104 第二电极层

[0073] 105 液晶层

[0074] 201、202、203、204、301、302、303、304 电极

[0075] 205 闸极线

[0076] 206 资料线

[0077] 207、208 电极段

[0078] 210 水平参考线

[0079] 212 垂直参考线

[0080] 214 参考线

[0081] 401、501、601、701、801、803、901、903、1001、1003 电极

[0082] s41、s42、s51、s52、s61、s62、s71、s72 狭缝

[0083] s101、s102、s103、s104、s105、s106 狭缝

[0084] sw1、sw2 狭缝宽度、宽度

[0085] sw41、sw42、sw103、sw106 宽度

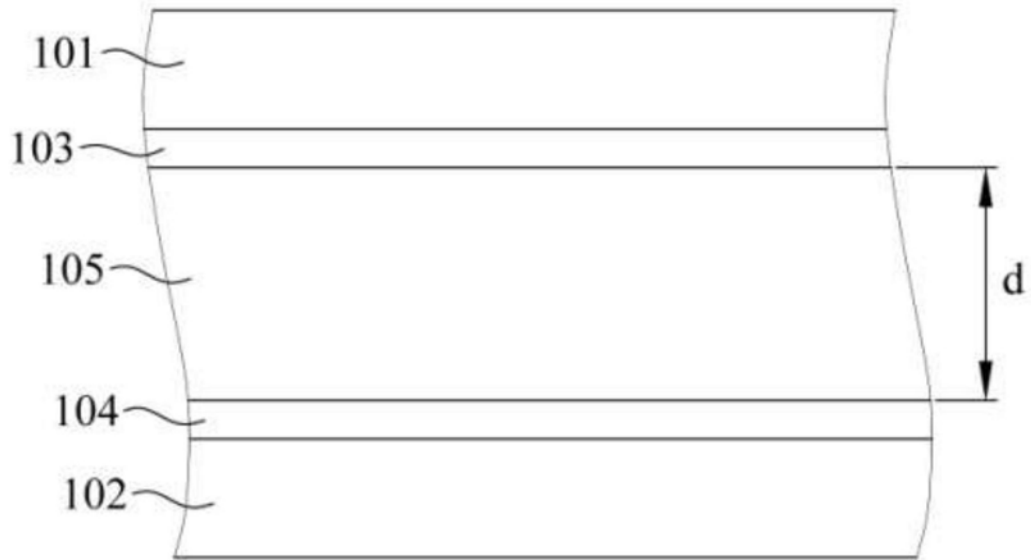


图1

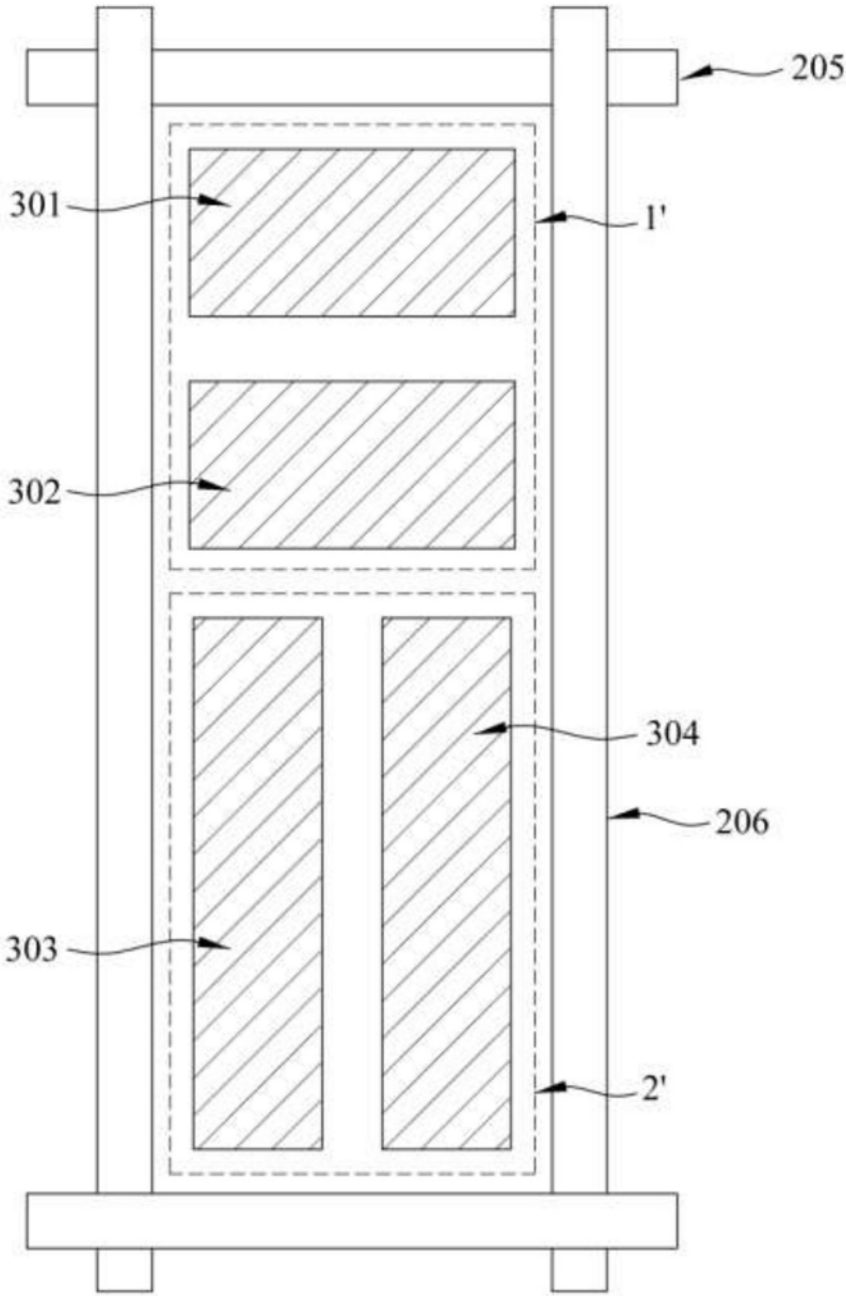


图3

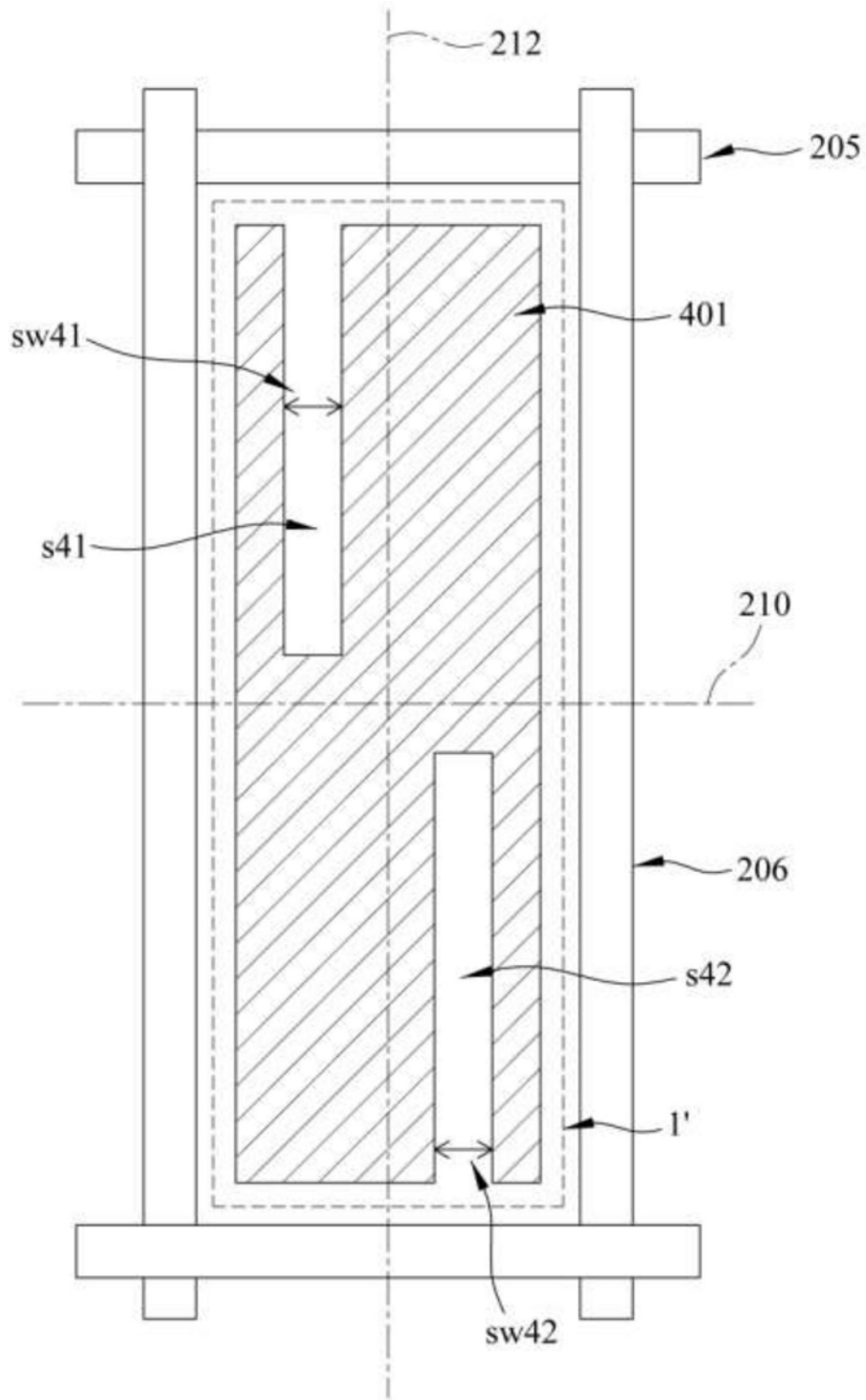


图4

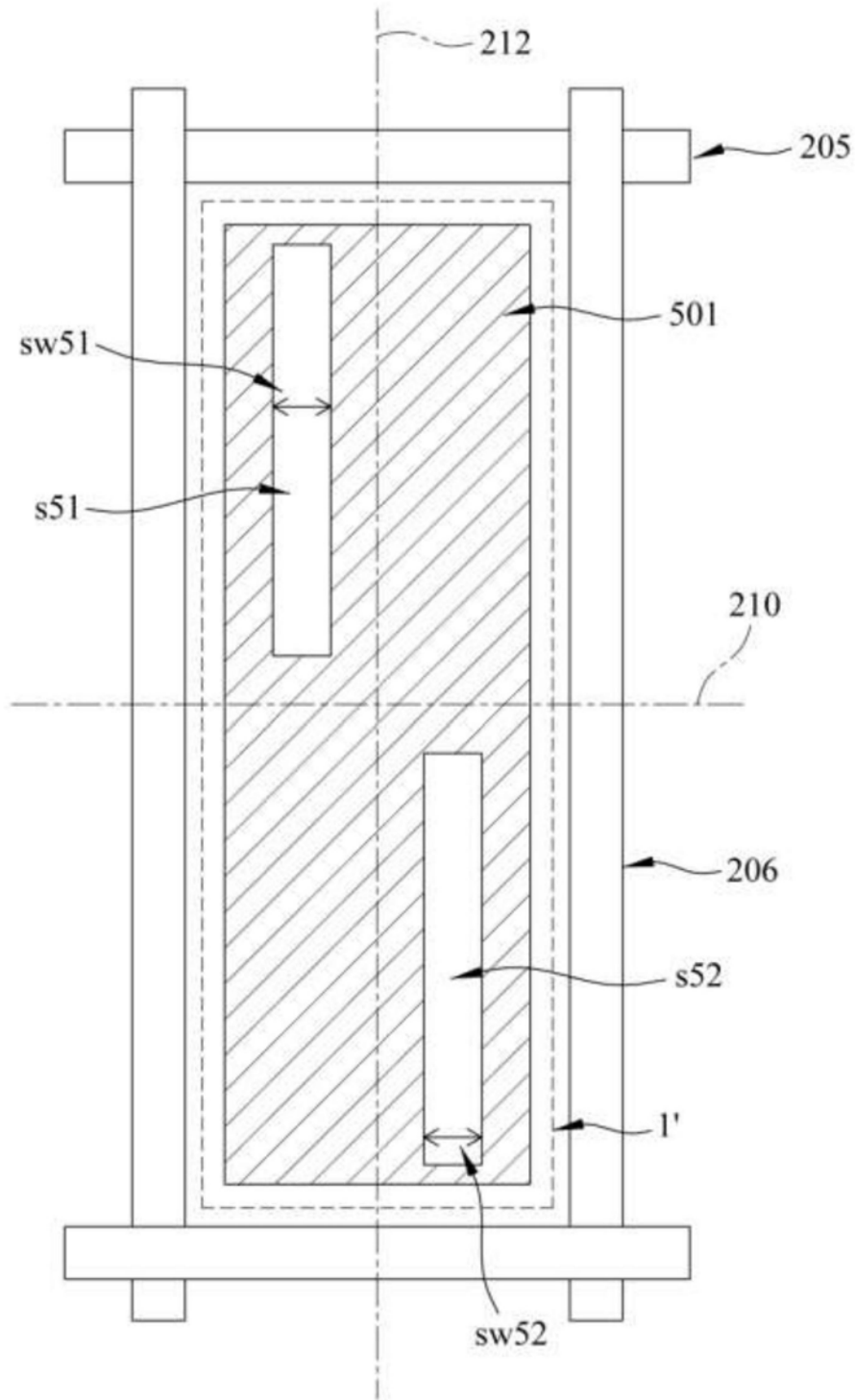


图5

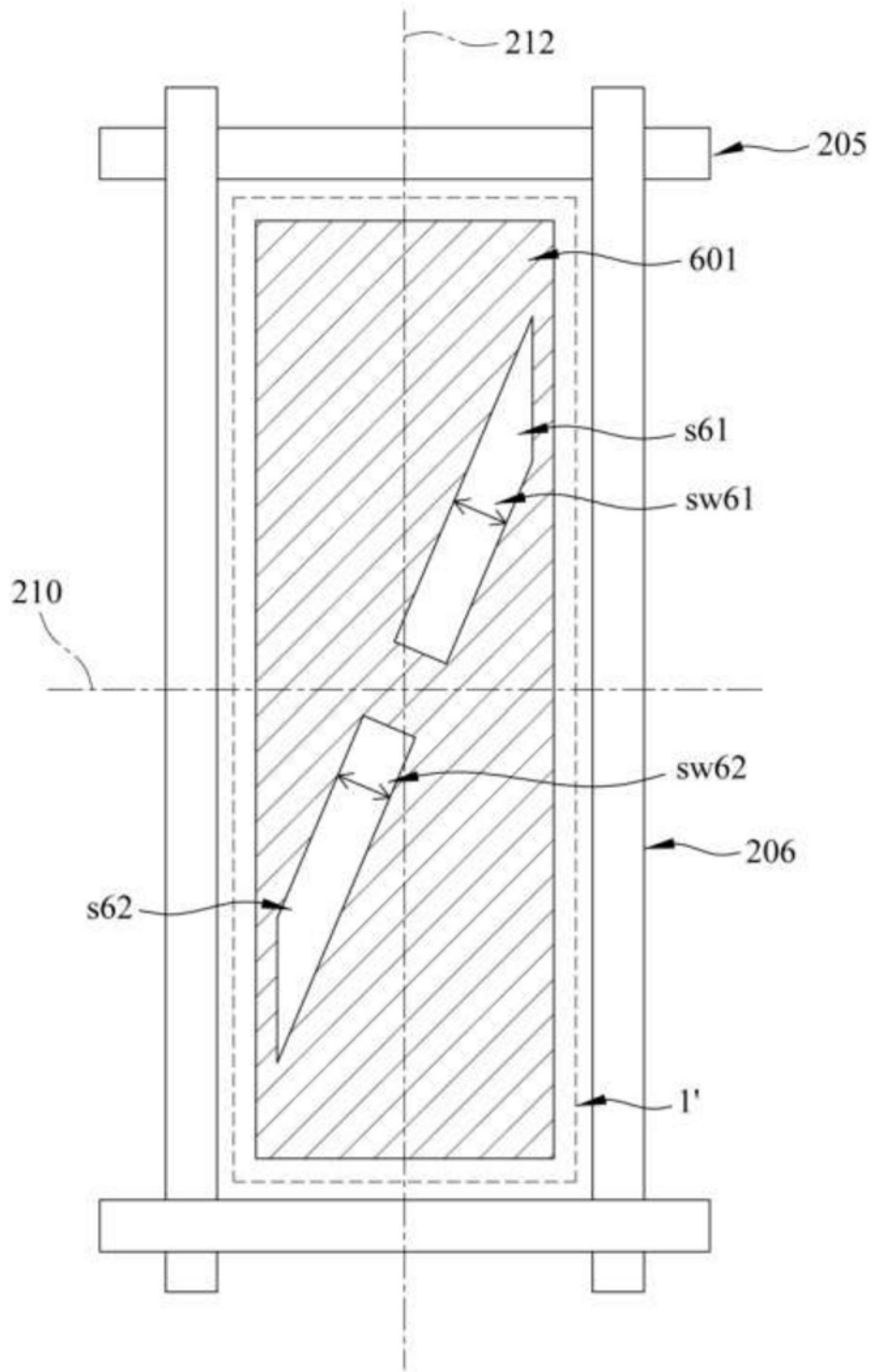


图6

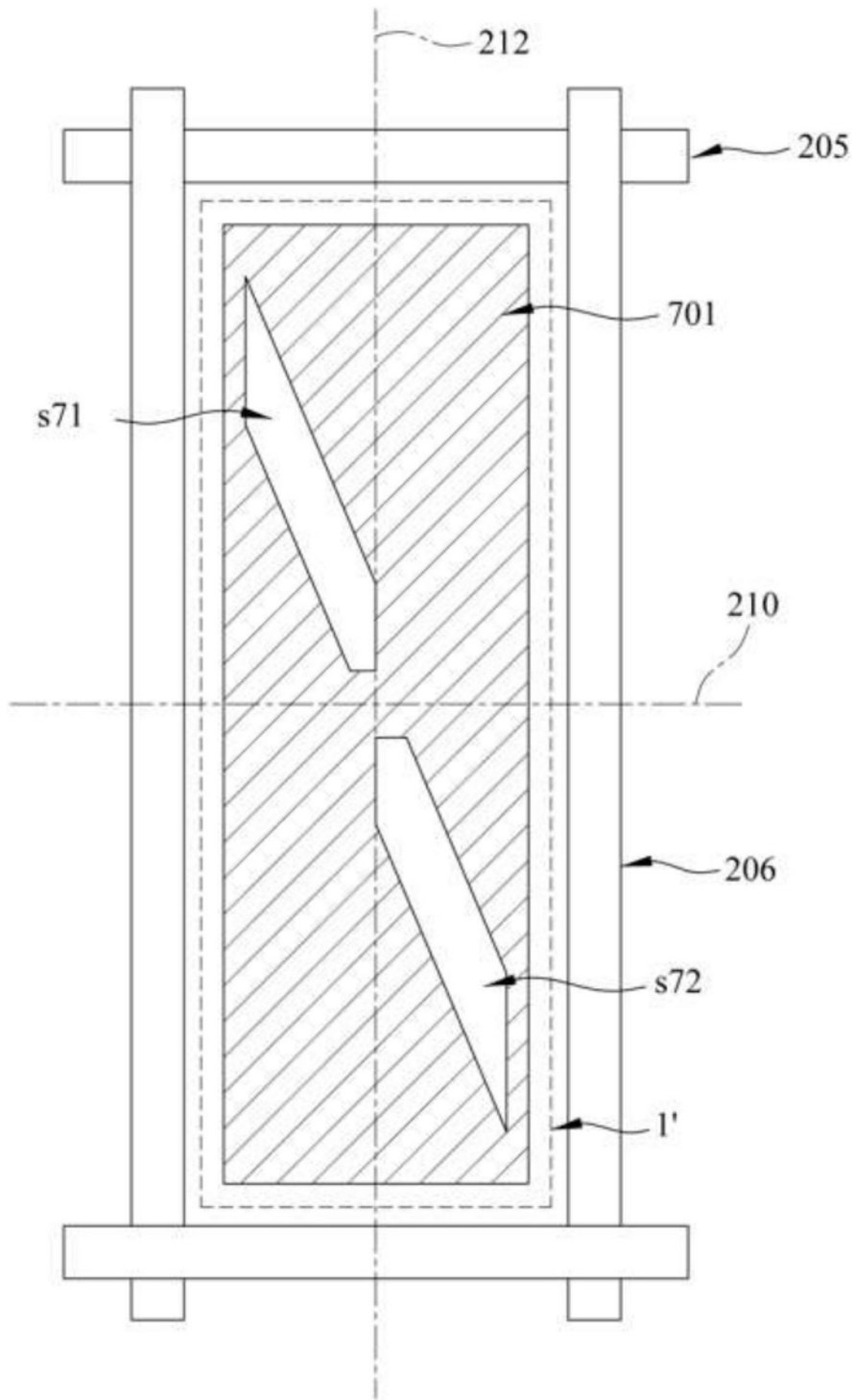


图7

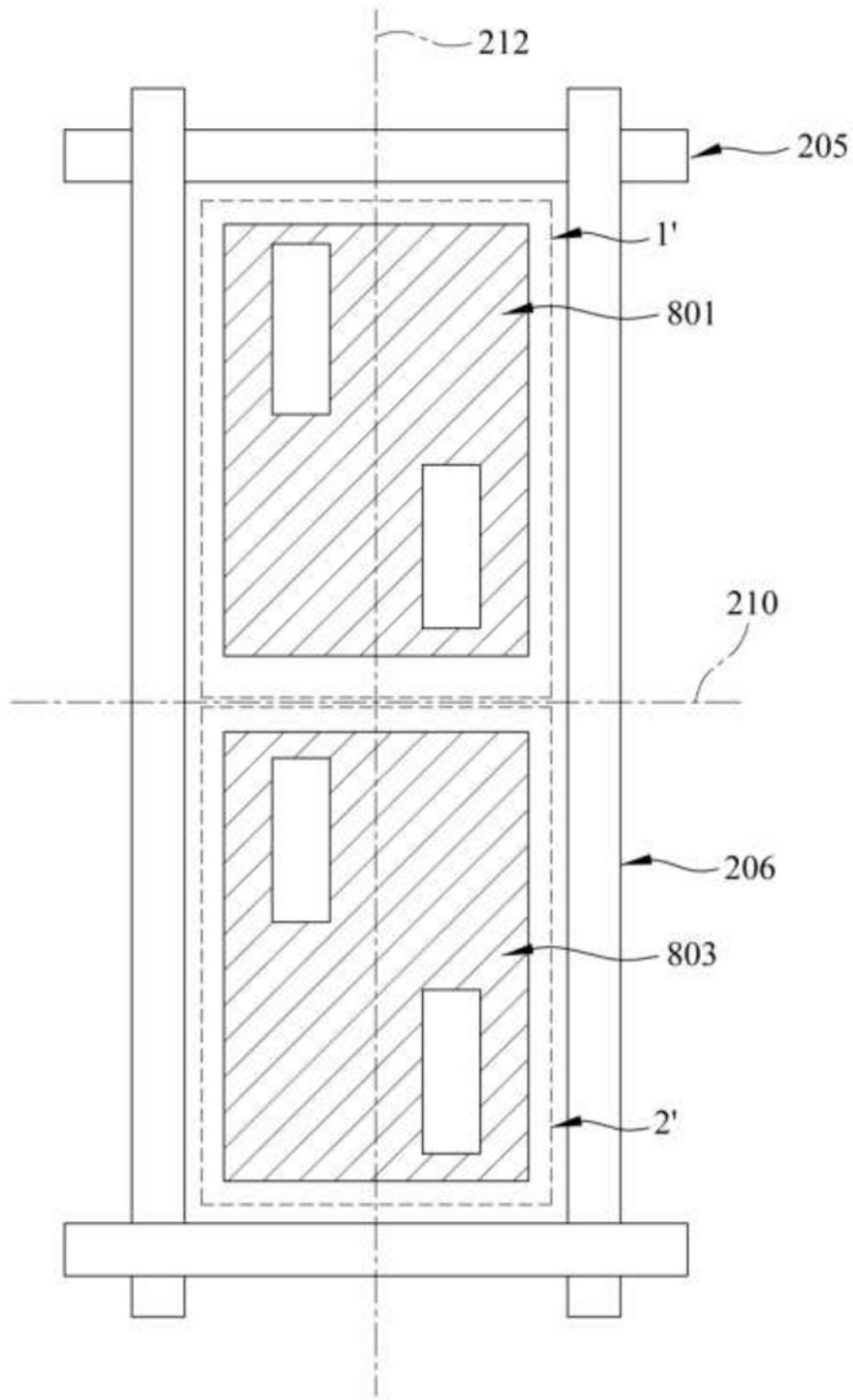


图8

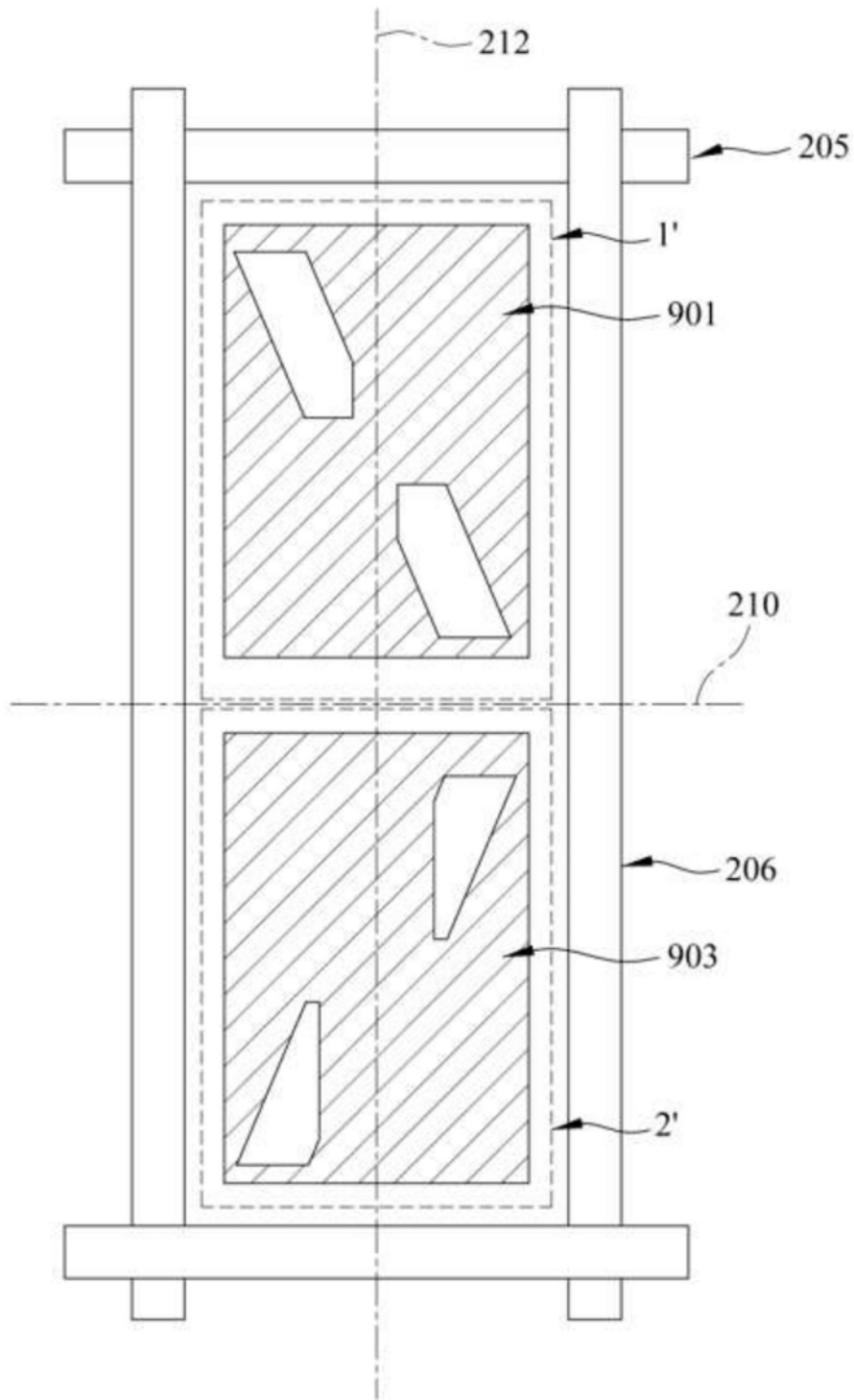


图9

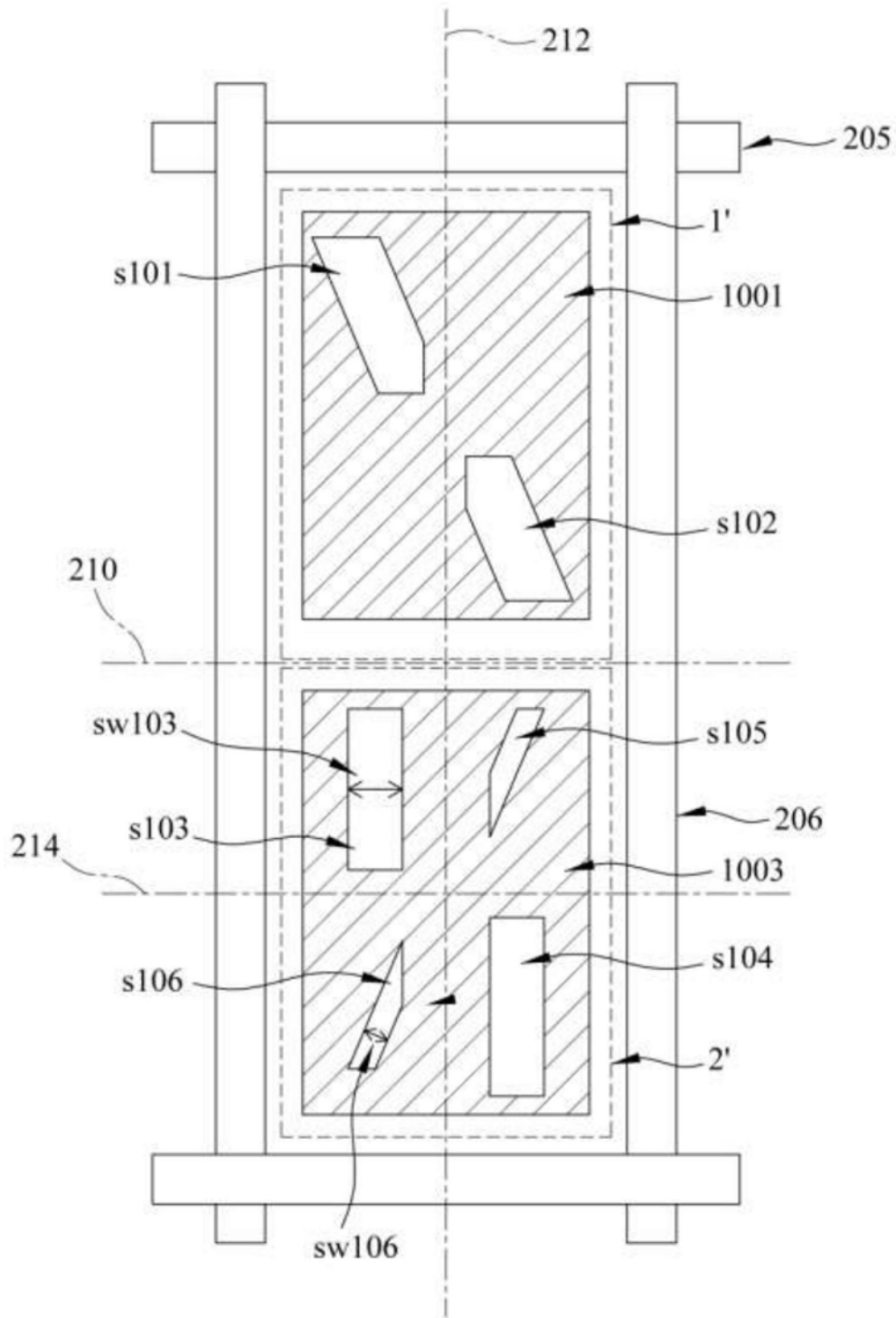


图10

专利名称(译)	具有自我补偿电极图案的液晶显示器		
公开(公告)号	CN110955089A	公开(公告)日	2020-04-03
申请号	CN201811128380.1	申请日	2018-09-27
[标]申请(专利权)人(译)	钰瀚科技股份有限公司		
申请(专利权)人(译)	钰瀚科技股份有限公司		
当前申请(专利权)人(译)	钰瀚科技股份有限公司		
[标]发明人	彭政忠 沈毓仁		
发明人	彭政忠 沈毓仁		
IPC分类号	G02F1/1343 G02F1/1337		
CPC分类号	G02F1/133707 G02F1/134309		
代理人(译)	刘俊		
外部链接	Espacenet SIPO		

摘要(译)

一个包括自我补偿氧化铟锡(ITO)电极图案的液晶显示器(LCD device)，其中每个像素区域包括形成有自我补偿电极图案的至少一个子像素区域，并且在电极图案上形成至少偶数个狭缝，每个狭缝的延伸方向与像素区域的资料线的关系是平行的或形成一个角度。每个像素区域也可以包括两个子像素区域，并且每个子像素区域形成有具有至少偶数个狭缝的自我补偿电极图案。其中一个子像素区域中的自我补偿电极图案，可以与另一个子像素区域的自我补偿电极图案相同或不同。

