



(12)发明专利申请

(10)申请公布号 CN 106154656 A

(43)申请公布日 2016. 11. 23

(21)申请号 201610754071.X

(22)申请日 2016.08.29

(71)申请人 合肥惠科金扬科技有限公司

地址 230012 安徽省合肥市新站区九顶山
路与奎河路交口东北角

(72)发明人 白航空

(51) Int. Cl.

G02F 1/1343(2006.01)

权利要求书1页 说明书1页

(54)发明名称

一种低响应时间液晶屏

(57)摘要

本发明公开了一种低响应时间液晶屏。包括两片基板,两片基板之间设置有多个液晶像素点,在两片基板的内侧面分别设置有像素电极,像素电极根据液晶像素点一一对应,每个液晶电极都并联有缓冲电阻。本发明由于导光板两侧的光源,可以避免在发光时出现黑带,增强了背光模组的发光品质,由于光学膜片,可以均匀导光板反射的光线,以便于工作人员正面观察。

1. 一种低响应时间液晶屏,其特征在于,包括两片基板,两片基板之间设置有多个液晶像素点,在两片基板的内侧面分别设置有像素电极,像素电极根据液晶像素点一一对应,每个液晶电极都并联有缓冲电阻。

一种低响应时间液晶屏

【技术领域】

[0001] 本发明涉及一种液晶屏,特别涉及一种低响应时间液晶屏。

【背景技术】

[0002] 响应时间是指液晶显示器各像素点对输入信号反应的速度,此值当然是越小越好。如果响应时间太长了,就有可能使液晶显示器在显示动态图像时,有尾影拖曳的感觉。当前有的液晶屏响应时间过长,造成画质质量较差。

【发明内容】

[0003] 本发明的主要目的在于提供一种低响应时间液晶屏,可降低响应时间,提高画质。

[0004] 为实现上述目的,本发明采取的技术方案为:

[0005] 一种低响应时间液晶屏,包括两片基板,两片基板之间设置有多个液晶像素点,在两片基板的内侧面分别设置有像素电极,像素电极根据液晶像素点一一对应,每个液晶电极都并联有缓冲电阻。

[0006] 与现有技术相比,本发明具有如下有益效果:一种低响应时间液晶屏,由于分别提高各液晶像素点的驱动电压,同时通过缓冲电阻保证安全性,从而提高液晶转换速度,使画面不会出现尾影拖曳的情况。

【具体实施方式】

[0007] 为使本发明实现的技术手段、创作特征、达成目的与功效易于明白了解,下面结合具体实施方式,进一步阐述本发明。

[0008] 一种低响应时间液晶屏,包括两片基板,两片基板之间设置有多个液晶像素点,在两片基板的内侧面分别设置有像素电极,像素电极根据液晶像素点一一对应,每个液晶电极都并联有缓冲电阻。

[0009] 本发明通过液晶电极都并联有缓冲电阻,提高液晶像素点的驱动电压,从而提高灰阶画面的切换速度,从而降低响应时间,不会出现尾影拖曳的情况。

[0010] 以上显示和描述了本发明的基本原理和主要特征和本发明的优点。本行业的技术人员应该了解,本发明不受上述实施例的限制,上述实施例和说明书中描述的只是说明本发明的原理,在不脱离本发明精神和范围的前提下,本发明还会有各种变化和改进,这些变化和改进都落入要求保护的本发明范围内。本发明要求保护范围由所附权利要求书及其等效物界定。

| | | | |
|----------------|--|---------|------------|
| 专利名称(译) | 一种低响应时间液晶屏 | | |
| 公开(公告)号 | CN106154656A | 公开(公告)日 | 2016-11-23 |
| 申请号 | CN201610754071.X | 申请日 | 2016-08-29 |
| [标]申请(专利权)人(译) | 合肥惠科金扬科技有限公司 | | |
| 申请(专利权)人(译) | 合肥惠科金扬科技有限公司 | | |
| 当前申请(专利权)人(译) | 合肥惠科金扬科技有限公司 | | |
| [标]发明人 | 白航空 | | |
| 发明人 | 白航空 | | |
| IPC分类号 | G02F1/1343 | | |
| CPC分类号 | G02F1/134309 | | |
| 外部链接 | Espacenet SIPO | | |

摘要(译)

本发明公开了一种低响应时间液晶屏。包括两片基板，两片基板之间设置多个液晶像素点，在两片基板的内侧面分别设置有像素电极，像素电极根据液晶像素点一一对应，每个液晶电极都并联有缓冲电阻。本发明由于导光板两侧的光源，可以避免在发光时出现黑带，增强了背光模组的发光品质，由于光学膜片，可以均匀导光板反射的光线，以便于工作人员正面观察。