



(12)发明专利

(10)授权公告号 CN 105093598 B

(45)授权公告日 2018.03.13

(21)申请号 201510478474.1

(22)申请日 2015.08.07

(65)同一申请的已公布的文献号

申请公布号 CN 105093598 A

(43)申请公布日 2015.11.25

(73)专利权人 深圳市华星光电技术有限公司

地址 518132 广东省深圳市光明新区塘明大道9-2号

(72)发明人 张先明 曹丹

(74)专利代理机构 广州三环专利商标代理有限公司 44202

代理人 郝传鑫 熊永强

(51)Int.Cl.

G02F 1/133(2006.01)

G02F 1/1362(2006.01)

(56)对比文件

CN 202014080 U,2011.10.19,

CN 103260314 A,2013.08.21,

CN 104700811 A,2015.06.10,

CN 102292914 A,2011.12.21,

US 2009066684 A1,2009.03.12,

US 2009072622 A1,2009.03.19,

WO 2015086437 A1,2015.06.18,

审查员 游瑜婷

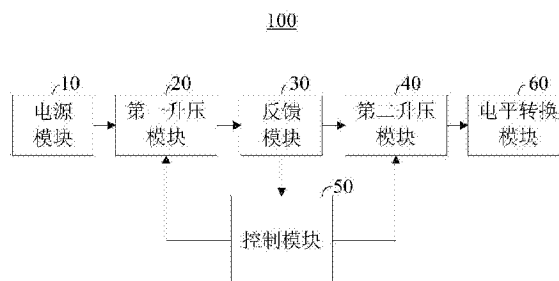
权利要求书2页 说明书5页 附图1页

(54)发明名称

阵列基板行驱动短路保护电路及液晶面板

(57)摘要

本发明提供一种阵列基板行驱动短路保护电路,包括电源模块、第一升压模块、反馈模块、第二升压模块及控制模块,所述电源模块、第一升压模块、反馈模块及第二升压模块依次串联连接,所述控制模块与所述第一升压模块、反馈模块及第二升压模块电性连接,所述电源模块用于提供电源电压,所述控制模块用于输出脉宽调制信号以控制所述第一升压模块和所述第二升压模块将所述电源电压转换为驱动电压,所述反馈模块用于获取反馈电流并反馈给所述控制模块,当所述反馈电流超过预设电流阈值时,所述控制模块切断所述脉宽调制信号的输出。本发明还提供一种液晶面板。所述阵列基板行驱动短路保护电路可实现短路保护,提升所述液晶面板的稳定性。



1. 一种阵列基板行驱动短路保护电路, 包括控制模块, 其特征在于, 所述电路还包括电源模块、第一升压模块、反馈模块、第二升压模块, 所述电源模块、第一升压模块、反馈模块及第二升压模块依次串联连接, 所述控制模块分别与所述第一升压模块、反馈模块及第二升压模块电性连接, 所述电源模块用于提供电源电压, 所述控制模块用于输出脉宽调制信号, 以控制所述第一升压模块和所述第二升压模块将所述电源电压转换为驱动电压, 所述反馈模块用于从流经所述第一升压模块及第二升压模块的电流信号中获取反馈电流并反馈给所述控制模块, 当所述反馈电流超过预设电流阈值时, 所述控制模块切断所述脉宽调制信号的输出, 以实现短路保护。

2. 如权利要求1所述的阵列基板行驱动短路保护电路, 其特征在于, 所述控制模块包括反馈输入端, 所述反馈模块包括晶体管, 所述晶体管包括基极、发射极和集电极, 所述基极与所述反馈输入端连接, 所述发射极与所述第一升压模块电性连接, 所述集电极与所述第二升压模块电性连接。

3. 如权利要求2所述的阵列基板行驱动短路保护电路, 其特征在于, 所述控制模块还包括脉宽调制信号输出端, 所述第一升压模块包括第一二极管、第二二极管、第一电容及第二电容, 所述第一二极管正极与所述电源模块连接, 所述第一二极管负极与所述第二二极管正极连接, 所述第二二极管负极与所述发射极连接; 所述第一电容一端与所述第一二极管负极连接, 另一端与所述脉宽调制信号输出端连接; 所述第二电容一端与所述第二二极管负极连接, 另一端接地。

4. 如权利要求3所述的阵列基板行驱动短路保护电路, 其特征在于, 所述第二升压模块包括第三二极管、第四二极管、第三电容、第四电容及第五电容, 所述第三二极管正极与所述集电极连接, 所述第三二极管负极与所述第四二极管正极连接; 所述第三电容一端与所述集电极连接, 另一端接地; 所述第四电容一端与所述第三二极管负极连接, 另一端与所述脉宽调制信号输出端连接; 所述第五电容一端与所述第四二极管负极连接, 另一端接地。

5. 如权利要求4所述的阵列基板行驱动短路保护电路, 其特征在于, 所述电路还包括电平转换模块, 所述电平转换模块包括输入端及输出端, 所述输入端与所述第四二极管负极连接, 所述电平转换模块用于将所述驱动电压转换为时钟驱动信号, 并从所述输出端输出, 当所述输出端出现短路故障时, 导致流经所述第一升压模块、第二升压模块及电平转换模块的电流信号增大, 所述反馈电流对应增大, 当所述控制模块检测到所述反馈电流超过所述预设电流阈值时, 切断所述脉宽调制信号的输出, 以触发所述第一升压模块及第二升压模块进入短路保护状态。

6. 一种液晶面板, 所述液晶面板包括阵列基板行驱动短路保护电路, 所述阵列基板行驱动短路保护电路包括控制模块, 其特征在于, 所述阵列基板行驱动短路保护电路还包括电源模块、第一升压模块、反馈模块、第二升压模块, 所述电源模块、第一升压模块、反馈模块及第二升压模块依次串联连接, 所述控制模块分别与所述第一升压模块、反馈模块及第二升压模块电性连接, 所述电源模块用于提供电源电压, 所述控制模块用于输出脉宽调制信号, 以控制所述第一升压模块和所述第二升压模块将所述电源电压转换为驱动电压, 所述反馈模块用于从流经所述第一升压模块及第二升压模块的电流信号中获取反馈电流并反馈给所述控制模块, 当所述反馈电流超过预设电流阈值时, 所述控制模块切断所述脉宽调制信号的输出, 以实现短路保护。

7. 如权利要求6所述的液晶面板,其特征在于,所述控制模块包括反馈输入端,所述反馈模块包括晶体管,所述晶体管包括基极、发射极和集电极,所述基极与所述反馈输入端连接,所述发射极与所述第一升压模块电性连接,所述集电极与所述第二升压模块电性连接。

8. 如权利要求7所述的液晶面板,其特征在于,所述控制模块还包括脉宽调制信号输出端,所述第一升压模块包括第一二极管、第二二极管、第一电容及第二电容,所述第一二极管正极与所述电源模块连接,所述第一二极管负极与所述第二二极管正极连接,所述第二二极管负极与所述发射极连接;所述第一电容一端与所述第一二极管负极连接,另一端与所述脉宽调制信号输出端连接;所述第二电容一端与所述第二二极管负极连接,另一端接地。

9. 如权利要求8所述的液晶面板,其特征在于,所述第二升压模块包括第三二极管、第四二极管、第三电容、第四电容及第五电容,所述第三二极管正极与所述集电极连接,所述第三二极管负极与所述第四二极管正极连接;所述第三电容一端与所述集电极连接,另一端接地;所述第四电容一端与所述第三二极管负极连接,另一端与所述脉宽调制信号输出端连接;所述第五电容一端与所述第四二极管负极连接,另一端接地。

10. 如权利要求9所述的液晶面板,其特征在于,所述阵列基板行驱动短路保护电路还包括电平转换模块,所述电平转换模块包括输入端及输出端,所述输入端与所述第四二极管负极连接,所述电平转换模块用于将所述驱动电压转换为时钟驱动信号,并从所述输出端输出,当所述输出端出现短路故障时,导致流经所述第一升压模块、第二升压模块及电平转换模块的电流信号增大,所述反馈电流对应增大,当所述控制模块检测到所述反馈电流超过所述预设电流阈值时,切断所述脉宽调制信号的输出,以触发所述第一升压模块及第二升压模块进入短路保护状态。

阵列基板行驱动短路保护电路及液晶面板

技术领域

[0001] 本发明涉及液晶显示技术领域,尤其涉及一种阵列基板行驱动短路保护电路及液晶面板。

背景技术

[0002] 阵列基板行驱动 (Gate Driver on Array,GOA) 技术是近年来兴起的一种新型液晶面板驱动技术,其把驱动液晶Gate信号的IC直接刻蚀在液晶面板上,省去了Gate Drive IC的成本和把IC绑定在液晶面板上的工序,更重要的是由于Gate Drive IC与液晶面板为一个整体,使得产品更薄、分辨率更高、稳定性和抗振性更好。目前,在液晶面板的GOA驱动电路中,大都使用电平转换电路 (Level Shifter) 来产生CLK_OUT信号给液晶面板使用。然而,在现有的GOA驱动电路中,CLK_OUT电流大多数是从PWM芯片产生的Gate Drive IC的开启电压VGH上抽取,由于液晶面板框胶不严或者其他制程原因,易造成Level Shifter的CLK_OUT输出短路,使得CLK_OUT电流增大,最终导致液晶面板烧坏,甚至引起火灾。

发明内容

[0003] 鉴于现有技术中存在的上述问题,本发明提供一种阵列基板行驱动短路保护电路,以防止在阵列基板行驱动电路的输出端出现短路故障时,导致输出电流增大而烧坏液晶面板。

[0004] 另,本发明还提供一种应用该阵列基板行驱动短路保护电路的液晶面板。

[0005] 一种阵列基板行驱动短路保护电路,包括电源模块、第一升压模块、反馈模块、第二升压模块及控制模块,所述电源模块、第一升压模块、反馈模块及第二升压模块依次串联连接,所述控制模块分别与所述第一升压模块、反馈模块及第二升压模块电性连接,所述电源模块用于提供电源电压,所述控制模块用于输出脉宽调制信号,以控制所述第一升压模块和所述第二升压模块将所述电源电压转换为驱动电压,所述反馈模块用于从流经所述第一升压模块及第二升压模块的电流信号中获取反馈电流并反馈给所述控制模块,当所述反馈电流超过预设电流阈值时,所述控制模块切断所述脉宽调制信号的输出,以实现短路保护。

[0006] 其中,所述控制模块包括反馈输入端,所述反馈模块包括晶体管,所述晶体管包括基极、发射极和集电极,所述基极与所述反馈输入端连接,所述发射极与所述第一升压模块电性连接,所述集电极与所述第二升压模块电性连接。

[0007] 其中,所述控制模块还包括脉宽调制信号输出端,所述第一升压模块包括第一二极管、第二二极管、第一电容及第二电容,所述第一二极管正极与所述电源模块连接,所述第一二极管负极与所述第二二极管正极连接,所述第二二极管负极与所述发射极连接;所述第一电容一端与所述第一二极管负极连接,另一端与所述脉宽调制信号输出端连接;所述第二电容一端与所述第二二极管负极连接,另一端接地。

[0008] 其中,所述第二升压模块包括第三二极管、第四二极管、第三电容、第四电容及第

五电容,所述第三二极管正极与所述集电极连接,所述第三二极管负极与所述第四二极管正极连接;所述第三电容一端与所述集电极连接,另一端接地;所述第四电容一端与所述第三二极管负极连接,另一端与所述脉宽调制信号输出端连接;所述第五电容一端与所述第四二极管负极连接,另一端接地。

[0009] 其中,所述电路还包括电平转换模块,所述电平转换模块包括输入端及输出端,所述输入端与所述第四二极管负极连接,所述电平转换模块用于将所述驱动电压转换为时钟驱动信号,并从所述输出端输出,当所述输出端出现短路故障时,导致流经所述第一升压模块、第二升压模块及电平转换模块的电流信号增大,所述反馈电流对应增大,当所述控制模块检测到所述反馈电流超过所述预设电流阈值时,切断所述脉宽调制信号的输出,以触发所述第一升压模块及第二升压模块进入短路保护状态。

[0010] 一种液晶面板,包括阵列基板行驱动短路保护电路,所述阵列基板行驱动短路保护电路包括电源模块、第一升压模块、反馈模块、第二升压模块及控制模块,所述电源模块、第一升压模块、反馈模块及第二升压模块依次串联连接,所述控制模块分别与所述第一升压模块、反馈模块及第二升压模块电性连接,所述电源模块用于提供电源电压,所述控制模块用于输出脉宽调制信号,以控制所述第一升压模块和所述第二升压模块将所述电源电压转换为驱动电压,所述反馈模块用于从流经所述第一升压模块及第二升压模块的电流信号中获取反馈电流并反馈给所述控制模块,当所述反馈电流超过预设电流阈值时,所述控制模块切断所述脉宽调制信号的输出,以实现短路保护。

[0011] 其中,所述控制模块包括反馈输入端,所述反馈模块包括晶体管,所述晶体管包括基极、发射极和集电极,所述基极与所述反馈输入端连接,所述发射极与所述第一升压模块电性连接,所述集电极与所述第二升压模块电性连接。

[0012] 其中,所述控制模块还包括脉宽调制信号输出端,所述第一升压模块包括第一二极管、第二二极管、第一电容及第二电容,所述第一二极管正极与所述电源模块连接,所述第一二极管负极与所述第二二极管正极连接,所述第二二极管负极与所述发射极连接;所述第一电容一端与所述第一二极管负极连接,另一端与所述脉宽调制信号输出端连接;所述第二电容一端与所述第二二极管负极连接,另一端接地。

[0013] 其中,所述第二升压模块包括第三二极管、第四二极管、第三电容、第四电容及第五电容,所述第三二极管正极与所述集电极连接,所述第三二极管负极与所述第四二极管正极连接;所述第三电容一端与所述集电极连接,另一端接地;所述第四电容一端与所述第三二极管负极连接,另一端与所述脉宽调制信号输出端连接;所述第五电容一端与所述第四二极管负极连接,另一端接地。

[0014] 其中,所述阵列基板行驱动短路保护电路还包括电平转换模块,所述电平转换模块包括输入端及输出端,所述输入端与所述第四二极管负极连接,所述电平转换模块用于将所述驱动电压转换为时钟驱动信号,并从所述输出端输出,当所述输出端出现短路故障时,导致流经所述第一升压模块、第二升压模块及电平转换模块的电流信号增大,所述反馈电流对应增大,当所述控制模块检测到所述反馈电流超过所述预设电流阈值时,切断所述脉宽调制信号的输出,以触发所述第一升压模块及第二升压模块进入短路保护状态。

[0015] 所述阵列基板行驱动短路保护电路通过在所述第一升压电路和第二升压电路之间串联所述晶体管,并通过所述控制模块检测所述晶体管的基极电流,当所述电平转换模

块的输出端出现短路而导致电流增大时,所述基极电流超过预设电流阈值,从而触发所述控制模块切断所述脉宽调制信号的输出,实现短路保护,从而防止因输出短路时电流增大而烧坏液晶面板,提升所述液晶面板的稳定性。

附图说明

[0016] 为了更清楚地说明本发明实施例或现有技术中的技术方案,下面将对实施例或现有技术描述中所需要使用的附图作简单地介绍,显而易见地,下面描述中的附图仅仅是本发明的一些实施例,对于本领域普通技术人员来讲,在不付出创造性劳动的前提下,还可以根据这些附图获得其他的附图。

[0017] 图1是本发明实施例提供的阵列基板行驱动短路保护电路的模块结构示意图。

[0018] 图2是图1所示阵列基板行驱动短路保护电路的原理图。

具体实施方式

[0019] 下面将结合本发明实施例中的附图,对本发明实施例中的技术方案进行清楚、完整地描述,显然,所描述的实施例仅仅是本发明一部分实施例,而不是全部的实施例。基于本发明中的实施例,本领域普通技术人员在没有做出创造性劳动前提下所获得的所有其他实施例,都属于本发明保护的范围。

[0020] 可以理解,当一个元件与另一个元件“连接”或“电性连接”时,它可以一个元件直接连接到另一元件,或者可以存在居间元件。可以理解,这里所用的术语仅是为了描述特定实施例,并非要限制本发明。在这里使用时,除非上下文另有明确表述,否则单数形式“一”和“该”也旨在包括复数形式。进一步地,当在本说明书中使用时,术语“包括”和/或“包含”表明所述特征、整体、步骤、操作、元件和/或组件的存在,但不排除一个或多个其他特征、整体、步骤、操作、元件、组件和/或其组合的存在或增加。

[0021] 除非另行定义,这里使用的所有术语(包括技术术语和科学术语)都具有本发明所属领域内的普通技术人员所通常理解的相同含义,即,诸如通用词典中所定义的术语,应当被解释为具有与它们在相关领域的语境中的含义相一致的含义,而不应被解释为理想化或过度形式化的意义,除非在说明书中有明确地另行定义。

[0022] 请参阅图1,本发明实施例提供一种阵列基板行驱动短路保护电路100,应用与阵列基板行驱动(Gate Driver on Array,GOA)液晶面板中,以防止在所述GOA液晶面板的驱动电路输出端出现短路故障时,导致输出电流增大而烧坏所述液晶面板,提升液晶面板的稳定性。

[0023] 所述阵列基板行驱动短路保护电路100包括电源模块10、第一升压模块20、反馈模块30、第二升压模块40及控制模块50,所述电源模块10、第一升压模块20、反馈模块30及第二升压模块40依次串联连接,所述控制模块50分别与所述第一升压模块20、反馈模块30及第二升压模块40电性连接,所述电源模块10用于提供电源电压,所述控制模块50用于输出脉宽调制信号,以控制所述第一升压模块20和所述第二升压模块40将所述电源电压转换为驱动电压,所述反馈模块30用于从流经所述第一升压模块及第二升压模块的电流信号中获取反馈电流并反馈给所述控制模块50,当所述反馈电流超过预设电流阈值时,所述控制模块50切断所述脉宽调制信号的输出,以实现短路保护。

[0024] 请一并参阅图2,在本实施例中,所述电源模块10包括电压输出端11,用于输出所述电源电压VIN。所述第一升压模块20及第二升压模块40共同形成一个驱动电压VGH产生电路,以为所述液晶面板驱动电路中的TFT晶体管(图未示)提供开启电压。所述控制模块50为一脉宽调制(Pulse-Width Modulation, PWM)芯片,其包括PWM信号输出端51及反馈输入端53,所述PWM信号输出端51用于提供PWM信号LX1,所述PWM信号LX1用于控制所述第一升压模块20和所述第二升压模块40将所述电源电压VIN转换为所述驱动电压VGH。所述反馈输入端53用于接收所述反馈模块30获取的反馈电流。所述反馈模块30为一PNP型晶体管T1,其串联于所述第一升压模块20和所述第二升压模块40之间,以从流经所述第一升压模块20及第二升压模块40的电流I中获取反馈电流If。

[0025] 具体地,所述晶体管T1包括基极b、发射极e和集电极c,所述基极b与所述反馈输入端53连接,所述发射极e与所述第一升压模块20电性连接,所述集电极c与所述第二升压模块40电性连接。可以理解,流经所述晶体管T1发射极e和集电极c的电流即为流经所述第一升压模块20及第二升压模块40的电流I,流经所述晶体管T1发射极e和基极b的电流即为所述反馈电流If。根据所述晶体管的放大特性,若所述晶体管T1的放大倍数为N倍,则所述反馈电流If即为 I/N 。

[0026] 在本实施例中,假设所述晶体管T1的放大倍数为100倍,所述VGH产生电路的正常输出电流为50mA,则对应的反馈电流为0.5mA;假设所述GOA液晶面板的驱动电路输出端出现短路故障时,所述VGH产生电路的输出电流增大为150mA,则对应的反馈电流为1.5mA;因此,在所述假设条件下,可设置所述预设电流阈值为1mA,则当所述GOA液晶面板的驱动电路输出端出现短路故障时,所述PWM芯片检测到所述反馈电流为1.5mA,大于所述预设电流阈值1mA,从而触发所述PWM芯片启动短路保护机制,切断所述脉宽调制信号的输出,以使所述第一升压模块20及第二升压模块40进入短路保护状态。可以理解,所述预设电流阈值可根据所述液晶面板的驱动特性设置为固定值,也可通过寄存器来调整大小。

[0027] 在可选实施例中,所述第一升压模块20包括第一二极管D1、第二二极管D2、第一电容C1及第二电容C2,所述第一二极管D1正极与所述电源模块10的电压输出端11连接,所述第一二极管D1负极与所述第二二极管D2正极连接,所述第二二极管D2负极与所述发射极e连接;所述第一电容C1一端与所述第一二极管D1负极连接,另一端与所述脉宽调制信号输出端51连接;所述第二电容C2一端与所述第二二极管D2负极连接,另一端接地。

[0028] 在可选实施例中,所述第二升压模块40包括第三二极管D3、第四二极管D4、第三电容C3、第四电容C4及第五电容C5,所述第三二极管D3正极与所述集电极c连接,所述第三二极管D3负极与所述第四二极管D4正极连接;所述第三电容C3一端与所述集电极c极连接,另一端接地;所述第四电容C4一端与所述第三二极管D3负极连接,另一端与所述脉宽调制信号输出端51连接;所述第五电容C5一端与所述第四二极管D4负极连接,另一端接地。

[0029] 在本实施例中,所述第一升压模块20及所述第二升压模块40分别为所述VGH产生电路的第一级电荷泵及第二级电荷泵,所述脉宽调制信号输出端51输出特定占空比的PWM信号LX1,所述第一升压模块20及所述第二升压模块40在所述PWM信号LX1的控制下,将所述电源电压VIN转换为所述驱动电压VGH,以为所述液晶面板驱动电路中的TFT晶体管(图未示)提供开启电压。具体地,假设所述PWM信号LX1的高电平电压为V1,低电平电压为零,则当所述PWM信号LX1为低电平时,所述第一二极管D1、第二二极管D2、第三二极管D3及第四二极

管D4均导通,所述第一电容C1至第五电容C5的电压均被充电至电源电压VIN;当所述PWM信号LX1变为高电平时,所述第一电容C1的电压提升至 $V1+VIN$,所述第一二极管D1截止,所述第二二极管D2导通,所述第二电容C2及第三电容C3的电压被充电至 $V1+VIN$,则所述第三二极管D3及第四二极管D4导通,同时所述第四电容C4及第五电容C5均被充电至 $V1+VIN$;当所述PWM信号LX1再次变为低电平时,所述第一二极管D1导通,所述第一电容C1的电压下降为VIN,则所述第二二极管D2截止,所述第二电容C2、第三电容C3、第四电容C4及第五电容C5的电压维持 $V1+VIN$ 不变;当所述PWM信号LX1再次变为高电平时,所述第一电容C1的电压被充电至 $V1+VIN$,则所述第一二极管D1截止,所述第二二极管D2导通,所述第二电容C2、第三电容C3的电压维持 $V1+VIN$ 不变,所述第四电容C4的电压被充电至 $V1+VIN+V1$,所述第三二极管D3截止,所述第四二极管D4导通,所述第五电容C5的电压被充电至 $V1+VIN+V1$,从而得到所述驱动电压VGH为 $V1+VIN+V1$,达到升压效果。

[0030] 在可选实施例中,所述阵列基板行驱动短路保护电路100还包括电平转换模块60,所述电平转换模块60与所述第二升压模块40连接,以从所述驱动电压VGH中获取时钟驱动信号CLK_OUT提供给所述液晶面板。

[0031] 所述电路还包括电平转换模块60,所述电平转换模块60包括输入端61及输出端63,所述输入端61与所述第四二极管D4负极连接,所述电平转换模块60用于从所述驱动电压VGH中获取时钟驱动信号CLK_OUT,并从所述输出端63输出,以提供给所述液晶面板。当所述输出端63出现短路故障时,会导致流经所述第一升压模块20、第二升压模块40及电平转换模块60的电流I增大,则所述反馈电流If对应增大,当所述控制模块50检测到所述反馈电流If超过所述预设电流阈值时,切断所述脉宽调制信号的输出,以触发所述第一升压模块20及第二升压模块40进入短路保护状态,从而有效防止所述输出端63输出电流过大而烧毁所述液晶面板。

[0032] 另,本发明实施例还提供一种液晶面板,所述液晶面板包括阵列基板行驱动短路保护电路,用于防止在所述液晶面板因框胶不严或者其他制程原因而使得阵列基板行驱动电路的输出端出现短路故障时,导致输出电流增大而烧坏液晶面板。其中,所述阵列基板行驱动短路保护电路的具体结构及功能可参考所述如图1和图2所示实施例中的描述,此处不再赘述。

[0033] 所述阵列基板行驱动短路保护电路通过在所述第一升压电路和第二升压电路之间串联所述晶体管,并通过所述控制模块检测所述晶体管的基极电流,当所述电平转换模块的输出端出现短路而导致电流增大时,所述基极电流超过预设电流阈值,从而触发所述控制模块切断所述脉宽调制信号的输出,实现短路保护,从而防止因输出短路时电流增大而烧坏液晶面板,提升所述液晶面板的稳定性。

[0034] 以上所揭露的仅为本发明的较佳实施例而已,当然不能以此来限定本发明之权利范围,本领域普通技术人员可以理解实现上述实施例的全部或部分流程,并依本发明权利要求所作的等同变化,仍属于发明所涵盖的范围。

100

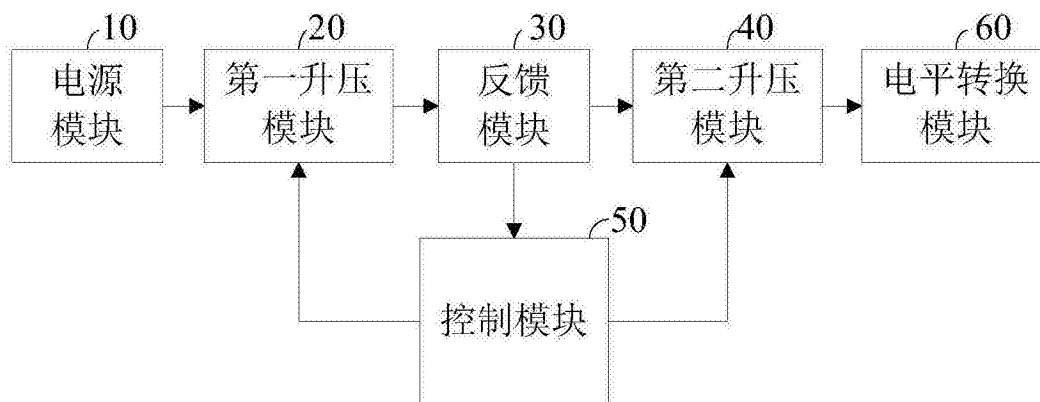


图1

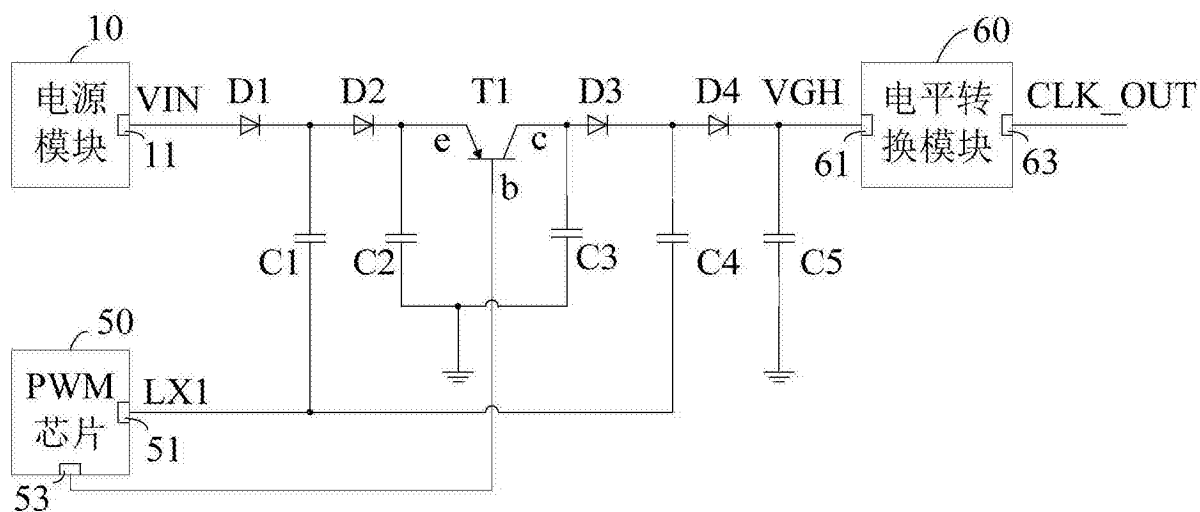


图2

专利名称(译)	阵列基板行驱动短路保护电路及液晶面板		
公开(公告)号	CN105093598B	公开(公告)日	2018-03-13
申请号	CN201510478474.1	申请日	2015-08-07
[标]申请(专利权)人(译)	深圳市华星光电技术有限公司		
申请(专利权)人(译)	深圳市华星光电技术有限公司		
当前申请(专利权)人(译)	深圳市华星光电技术有限公司		
[标]发明人	张先明 曹丹		
发明人	张先明 曹丹		
IPC分类号	G02F1/133 G02F1/1362		
CPC分类号	G02F1/136204 G02F1/13454 G09G3/20 G09G3/3674 G09G3/3677 G09G2300/0408 G09G2300/0871 G09G2310/08 G09G2330/04 G09G2330/045 H01L23/50 H01L23/5286 H01L27/0255 H01L27/0259 H01L27/0288 H01L27/0292 H01L27/1214 H01L27/1244 H03K17/082 H03K17/0826		
代理人(译)	熊永强		
其他公开文献	CN105093598A		
外部链接	Espacenet SIPO		

摘要(译)

本发明提供一种阵列基板行驱动短路保护电路，包括电源模块、第一升压模块、反馈模块、第二升压模块及控制模块，所述电源模块、第一升压模块、反馈模块及第二升压模块依次串联连接，所述控制模块与所述第一升压模块、反馈模块及第二升压模块电性连接，所述电源模块用于提供电源电压，所述控制模块用于输出脉宽调制信号以控制所述第一升压模块和所述第二升压模块将所述电源电压转换为驱动电压，所述反馈模块用于获取反馈电流并反馈给所述控制模块，当所述反馈电流超过预设电流阈值时，所述控制模块切断所述脉宽调制信号的输出。本发明还提供一种液晶面板。所述阵列基板行驱动短路保护电路可实现短路保护，提升所述液晶面板的稳定性。

