



(12) 发明专利申请

(10) 申请公布号 CN 103956146 A

(43) 申请公布日 2014. 07. 30

(21) 申请号 201410155803. 4

(22) 申请日 2014. 04. 17

(71) 申请人 深圳市华星光电技术有限公司

地址 518000 广东省深圳市光明新区塘明大道 9-2 号

(72) 发明人 虞晓江

(74) 专利代理机构 深圳市百瑞专利商标事务所

(普通合伙) 44240

代理人 邢涛

(51) Int. Cl.

G09G 3/36 (2006. 01)

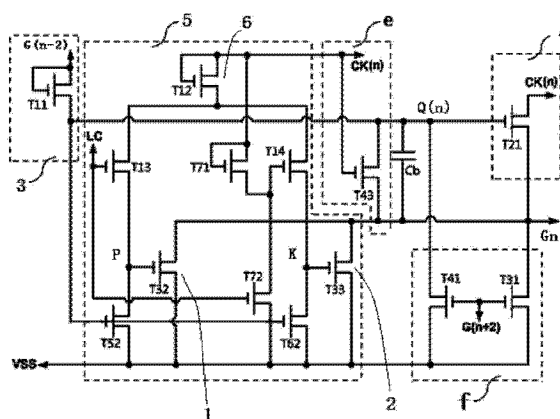
权利要求书2页 说明书7页 附图6页

(54) 发明名称

一种液晶面板驱动电路、液晶显示装置及一种驱动方法

(57) 摘要

本发明公开一种液晶面板驱动电路、液晶显示装置及一种驱动方法。液晶面板驱动电路包括切换模块、防止反向漏电的钳位模块；耦合有低电平信号的基准信号线，以及上拉模块、驱动上拉模块的上拉控制模块，上拉模块输入端耦合有高频时钟讯号，输出端耦合到当前扫描线，所述当前扫描线还耦合有下拉维持模块，所述下拉维持模块并联在当前扫描线和基准信号线之间的第一开关单元和第二开关单元；第一开关单元和第二开关单元控制端耦合到切换模块的输出端；所述切换单元的控制端耦合有一个低频时钟讯号；其输入端通过钳位模块耦合到高频时钟讯号。本发明可以缩减 GOA 电路的尺寸。



1. 一种液晶面板驱动电路,其特征在于,包括切换模块、防止反向漏电的钳位模块;耦合有低电平信号的基准信号线,以及上拉模块、驱动上拉模块的上拉控制模块,上拉模块输入端耦合有高频时钟讯号,输出端耦合到当前扫描线,所述当前扫描线还耦合有下拉维持模块,所述下拉维持模块包括并联在当前扫描线和基准信号线之间的第一开关单元和第二开关单元;

第一开关单元和第二开关单元控制端耦合到切换模块的输出端;所述切换单元的控制端耦合有一个低频时钟讯号;其输入端通过钳位模块耦合到高频时钟讯号。

2. 如权利要求1所述的液晶面板驱动电路,其特征在于,所述第一开关单元的控制端和基准信号线之间还串接有第一可控开关(T52);所述第二开关单元的控制端和基准信号线之间还串接有第二可控开关(T62);所述第一可控开关和第二可控开关的控制端耦合到上拉控制模块;

当前扫描线工作时,上拉控制模块驱动第一可控开关和第二可控开关导通;强行关断第一开关单元和第二开关单元;当前扫描线在非工作时间内,上拉控制模块驱动第一可控开关和第二可控开关截止;所述第一开关单元和第二开关单元跟随低频时钟讯号交替导通。

3. 如权利要求1所述的液晶面板驱动电路,其特征在于,所述第一开关单元包括串接在当前扫描线和基准信号线之间的第三可控开关(T32),所述切换模块包括串接在第三可控开关控制端和所述钳位模块输出端之间的第四可控开关(T13),所述第四可控开关的控制端耦合到所述低频时钟讯号。

4. 如权利要求1所述的液晶面板驱动电路,其特征在于,所述第二开关单元包括串接在当前扫描线和基准信号线之间的第五可控开关(T33),所述切换模块还包括串接在第五可控开关控制端和所述钳位模块输出端之间的第六可控开关(T14);

还包括串接在第六可控开关控制端和基准信号线之间的第七可控开关(T72),以及串接在第六可控开关控制端和所述钳位模块输出端之间的第八可控开关(T71);所述第八可控开关的控制端耦合到所述高频时钟讯号。

5. 如权利要求1所述的液晶面板驱动电路,其特征在于,所述第一开关单元包括串接在当前扫描线和基准信号线之间的第三可控开关,所述第二开关单元包括串接在当前扫描线和基准信号线之间的第五可控开关,所述切换模块包括串接在第三可控开关控制端和所述钳位模块输出端之间的第四可控开关,串接在第五可控开关控制端和所述钳位模块输出端之间的第六可控开关,所述第四可控开关的控制端耦合到所述低频时钟讯号;所述第六可控开关的动作逻辑跟第四可控开关的动作逻辑相反。

6. 如权利要求1~5任一所述的液晶面板驱动电路,其特征在于,所述上拉模块的控制端和当前扫描线之间还串接有第十二可控开关(T43)和储能电容(Cb),所述第十二可控开关的控制端耦合到所述高频时钟讯号。

7. 如权利要求1~5任一所述的液晶面板驱动电路,其特征在于,所述钳位模块包括第九可控开关(T12),所述第九可控开关的控制端和输入端耦合到所述高频时钟讯号;所述上拉控制模块包括第十可控开关(T11),所述第十可控开关的控制端和输入端耦合到在先驱动的在先扫描线;所述上拉模块包括第十一可控开关(T21),所述第十一可控开关的控制端耦合到所述第十可控开关的输出端,其输入端耦合到高频时钟讯号;

所述当前扫描线和基准信号线之间串接有第十三可控开关 (T31), 所述上拉模块控制端和基准信号线之间串接有第十四可控开关 (T41), 所述第十三可控开关和第十四可控开关的控制端耦合到在后驱动的在后扫描线。

8. 如权利要求 1 所述的液晶面板驱动电路, 其特征在于, 所述钳位模块包括第九可控开关, 所述上拉控制模块包括第十可控开关, 所述上拉模块包括第十一可控开关; 所述第九可控开关的控制端和输入端耦合到所述高频时钟讯号; 所述第十可控开关的控制端和输入端耦合到在先驱动的在先扫描线; 所述第十一可控开关的控制端耦合到所述第十可控开关的输出端, 其输入端耦合到高频时钟讯号;

所述第一开关单元包括串接在当前扫描线和基准信号线之间的第三可控开关, 以及串接在第三可控开关控制端和所述第九可控开关输出端之间的第四可控开关, 所述第四可控开关的控制端耦合到所述低频时钟讯号;

所述第二开关单元包括串接在当前扫描线和基准信号线之间的第五可控开关, 以及串接在第五可控开关控制端和所述第九可控开关输出端之间的第六可控开关;

还包括串接在第六可控开关控制端和基准信号线之间的第七可控开关, 以及串接在第六可控开关控制端和所述第九可控开关输出端之间的第八可控开关; 所述第八可控开关的控制端耦合到所述高频时钟讯号;

所述上拉模块的控制端和当前扫描线之间还串接有第十二可控开关和储能电容, 所述第十二可控开关的控制端耦合到所述高频时钟讯号;

所述当前扫描线和基准信号线之间串接有第十三可控开关, 所述上拉模块控制端和基准信号线之间串接有第十四可控开关, 所述第十三可控开关和第十四可控开关的控制端耦合到在后驱动的在后扫描线。

9. 一种液晶显示装置, 包括如权利要求 1 ~ 8 任一所述的液晶面板驱动电路。

10. 一种如权利要求 1 所述的液晶面板驱动电路的驱动方法, 包括步骤:

上拉控制模块驱动上拉模块导通, 高频时钟讯号通过上拉模块输入到当前扫描线;

持续预设的驱动时间后, 上拉控制模块驱动上拉模块截止, 低频时钟讯号控制切换模块切换, 高频时钟讯号通过钳位模块和切换模块驱动第一开关单元和第二开关单元交替导通。

一种液晶面板驱动电路、液晶显示装置及一种驱动方法

技术领域

[0001] 本发明涉及显示领域,更具体的说,涉及一种液晶面板驱动电路、液晶显示装置及一种驱动方法。

背景技术

[0002] 目前主动式平板显示面板水平扫描线的驱动主要由面板外接的 IC 来完成,外接 IC 可以控制各级水平扫描线的逐级充电和放电。而 GOA (Gate Driver on Array) 可以运用平板显示面板的原有制程将驱动水平扫描线的 GOA 电路制作在显示区周围的基板上,使其能替代外接 IC 来完成水平扫描线的驱动。GOA 技术能减少外接 IC 的邦定(bonding)工序,有利于提升产能并降低产品成本。

[0003] 尤其是针对 GOA 的液晶显示面板来说,缩减 GOA 电路的尺寸可以使 GOA 电路更适合用于窄边框的平板显示产品,并且可以减少 GOA 电路区在显示面板生产制作过程中受尘埃影响的机会从而有利于提升良率。

发明内容

[0004] 本发明所要解决的技术问题是提供一种简化液晶面板驱动电路设计提高稳定性的液晶面板驱动电路、液晶显示装置及一种驱动方法。

[0005] 本发明的目的是通过以下技术方案来实现的:

[0006] 一种液晶面板驱动电路,包括切换模块、防止反向漏电的钳位模块;耦合有低电平信号的基准信号线,以及上拉模块、驱动上拉模块的上拉控制模块,上拉模块输入端耦合有高频时钟讯号,输出端耦合到当前扫描线,所述当前扫描线还耦合有下拉维持模块,所述下拉维持模块并联在当前扫描线和基准信号线之间的第一开关单元和第二开关单元;

[0007] 第一开关单元和第二开关单元控制端耦合到切换模块的输出端;所述切换单元的控制端耦合有一个低频时钟讯号;其输入端通过钳位模块耦合到高频时钟讯号。

[0008] 进一步的,所述第一开关单元的控制端和基准信号线之间还串接有第一可控开关;所述第二开关单元的控制端和基准信号线之间还串接有第二可控开关;所述第一可控开关和第二可控开关的控制端耦合到上拉控制模块;

[0009] 当前扫描线工作时,上拉控制模块驱动第一可控开关和第二可控开关导通;强行关断第一开关单元和第二开关单元;当前扫描线在非工作时间内,上拉控制模块驱动第一可控开关和第二可控开关截止;所述第一开关单元和第二开关单元跟随低频时钟讯号交替导通;

[0010] 进一步的,所述第一开关单元包括串接在当前扫描线和基准信号线之间的第三可控开关,所述切换模块包括串接在第三可控开关控制端和所述钳位模块输出端之间的第四可控开关,所述第四可控开关的控制端耦合到所述低频时钟讯号。

[0011] 进一步的,所述第二开关单元包括串接在当前扫描线和基准信号线之间的第五可控开关,所述切换模块还包括串接在第五可控开关控制端和所述钳位模块输出端之间的第

六可控开关；

[0012] 还包括串接在第六可控开关控制端和基准信号线之间的第七可控开关，以及串接在第六可控开关控制端和所述钳位模块输出端之间的第八可控开关；所述第八可控开关的控制端耦合到所述高频时钟讯号。

[0013] 进一步的，所述第一开关单元包括串接在当前扫描线和基准信号线之间的第三可控开关，所述第二开关单元包括串接在当前扫描线和基准信号线之间的第五可控开关，所述切换模块包括串接在第三可控开关控制端和所述钳位模块输出端之间的第四可控开关，串接在第五可控开关控制端和所述钳位模块输出端之间的第六可控开关，所述第四可控开关的控制端耦合到所述低频时钟讯号；所述第六可控开关的动作逻辑跟第四可控开关的动作逻辑相反。

[0014] 进一步的，所述上拉模块的控制端和当前扫描线之间还串接有第十二可控开关和储能电容，所述第十二可控开关的控制端耦合到所述高频时钟讯号。

[0015] 进一步的，所述钳位模块包括第九可控开关，所述第九可控开关的控制端和输入端耦合到所述高频时钟讯号；所述上拉控制模块包括第十可控开关，所述第十可控开关的控制端和输入端耦合到在先驱动的在先扫描线；所述上拉模块包括第十一可控开关，所述第十一可控开关的控制端耦合到所述第十可控开关的输出端，其输入端耦合到高频时钟讯号；

[0016] 所述当前扫描线和基准信号线之间串接有第十三可控开关，所述上拉模块控制端和基准信号线之间串接有第十四可控开关，所述第十三可控开关和第十四可控开关的控制端耦合到在后驱动的在后扫描线。

[0017] 进一步的，所述钳位模块包括第九可控开关，所述上拉控制模块包括第十可控开关，所述上拉模块包括第十一可控开关；所述第九可控开关的控制端和输入端耦合到所述高频时钟讯号；所述第十可控开关的控制端和输入端耦合到在先驱动的在先扫描线；所述第十一可控开关的控制端耦合到所述第十可控开关的输出端，其输入端耦合到高频时钟讯号。

[0018] 所述第一开关单元包括串接在当前扫描线和基准信号线之间的第三可控开关，以及串接在第三可控开关控制端和所述第九可控开关输出端之间的第四可控开关，所述第四可控开关的控制端耦合到所述低频时钟讯号；

[0019] 所述第二开关单元包括串接在当前扫描线和基准信号线之间的第五可控开关，以及串接在第五可控开关控制端和所述第九可控开关输出端之间的第六可控开关；

[0020] 还包括串接在第六可控开关控制端和基准信号线之间的第七可控开关，以及串接在第六可控开关控制端和所述第九可控开关输出端之间的第八可控开关；所述第八可控开关的控制端耦合到所述高频时钟讯号。

[0021] 所述上拉模块的控制端和当前扫描线之间还串接有第十二可控开关和储能电容，所述第十二可控开关的控制端耦合到所述高频时钟讯号。

[0022] 所述当前扫描线和基准信号线之间串接有第十三可控开关，所述上拉模块控制端和基准信号线之间串接有第十四可控开关，所述第十三可控开关和第十四可控开关的控制端耦合到在后驱动的在后扫描线。

[0023] 一种液晶显示装置，包括本发明所述的液晶面板驱动电路。

[0024] 一种如本发明所述的液晶面板驱动电路的驱动方法,包括步骤:

[0025] 上拉控制模块驱动上拉模块导通,高频时钟讯号通过上拉模块输入到当前扫描线;

[0026] 持续预设的驱动时候后,上拉控制模块驱动上拉模块截止,低频时钟讯号控制切换模块切换,高频时钟讯号通过钳位模块和切换模块驱动第一开关单元和第二开关单元交替导通。

[0027] 图 1 所示为另一种 GOA 电路,在扫描线 Gn 非工作时间内,需要两个低频讯号 LC1、LC2 来维持扫描线 Gn 的低电平状态,相应的,维持低电平信号的下拉维持模块也需要两组,但 GOA 电路本身仍然需要占用显示面板的空间,元器件过多会影响窄边框的实现。因此,如何缩减 GOA 的尺寸就成了本领域技术人员研究的重点课题。

[0028] 本发明采用了一个低频时钟讯号来控制两路开关单元交替导通,这样可以避免单个开关单元长期受到控制端电压的影响,提高了电路的稳定性。另外,采用高频时钟讯号来驱动该开关单元,由于有钳制模块的存在,即便在高频时钟讯号处于低电平状态时,相应的开关单元也不会反向漏电,可以继续维持导通状态,以确保当前扫描线再非工作时间内处于低电平状态。这样,即便选定了某个开关单元后,该开关单元接收的是高频时钟讯号的周期性高电平电压,进一步提高了电路的稳定性。本发明只需要一个低电平控制信号,配合现有的高频时钟讯号,即可实现当前扫描线在非工作时间内维持稳定的低电平状态,相应的,下拉维持模块也只需要一个即可,显著减少了器件的使用,简化了驱动电路的设计,尤其是针对 GOA 的显示面板来说,缩减了 GOA 电路的面积。

附图说明

[0029] 图 1 是一种 GOA 电路的原理示意图;

[0030] 图 2 是本发明 GOA 电路的原理框图;

[0031] 图 3 是本发明实施例一的 GOA 电路的原理示意图;

[0032] 图 4 是本发明实施例一的 GOA 电路驱动方法示意图;

[0033] 图 5 是本发明实施例一的 GOA 电路的驱动波形示意图;

[0034] 图 6 是本发明实施例一的 GOA 电路的一种多级连接架构示意图;

[0035] 图 7 是采用本发明 GOA 电路的液晶显示装置示意图;

[0036] 图 8 是本发明实施例二的 GOA 电路的原理示意图。

[0037] 其中:1、第一开关单元;2、第二开关单元;3、上拉控制模块;4、上拉模块;5、下拉维持模块;6、钳位模块;7、切换模块;10、GOA 电路;VSS:基准信号线;Gn:当前扫描线;G(n-2):在先扫描线;G(n+2):在后扫描线;LC:低频时钟讯号;CK(n):高频时钟讯号;T52:第一可控开关;T62:第二可控开关;T32:第三可控开关;T13:第四可控开关;T33:第五可控开关;T14:第六可控开关;T72:第七可控开关;T71:第八可控开关;T12:第九可控开关;T11:第十可控开关;T21:第十一可控开关;T43:第十二可控开关;T31:第十三可控开关;T41:第十四可控开关;Cb:储能电容。

具体实施方式

[0038] 本发明公开了一种液晶显示装置,该液晶显示装置包括液晶面板驱动电路(以下

简称 GOA 电路)。

[0039] 如图 2 所示, GOA 电路 10 包括切换模块 7、防止反向漏电的钳位模块 6;耦合有低电平信号的基准信号线 VSS,以及上拉模块 4、驱动上拉模块 4 的上拉控制模块 3,上拉模块 4 输入端耦合有高频时钟讯号 CK(n),输出端耦合到当前扫描线 Gn,当前扫描线 Gn 还耦合有下拉维持模块,下拉维持模块包括并联在当前扫描线 Gn 和基准信号线 VSS 之间的第一开关单元 1 和第二开关单元 2;

[0040] 第一开关单元 1 和第二开关单元 2 控制端耦合到切换模块 7 的输出端;所述切换单元 7 的控制端耦合有一个低频时钟讯号 LC;其输入端通过钳位模块 6 耦合到高频时钟讯号。

[0041] 本发明采用了一个低频时钟讯号 LC 来控制两路开关单元交替导通,这样可以避免单个开关单元长期受到控制端电压的影响,提高了电路的稳定性。另外,采用高频时钟讯号 CK(n) 来驱动该开关单元,由于有钳制模块的存在,即便在高频时钟讯号 CK(n) 处于低电平状态时,相应的开关单元也不会反向漏电,可以继续维持导通状态,以确保当前扫描线 Gn 再非工作时间内处于低电平状态。这样,即便选定了某个开关单元后,该开关单元接收的是高频时钟讯号 CK(n) 的周期性高电平电压,进一步提高了电路的稳定性。本发明只需要一个低电平控制信号,配合现有的高频时钟讯号 CK(n),即可实现当前扫描线 Gn 在非工作时间内维持稳定的低电平状态,相应的,下拉维持模块 5 也只需要一个即可,显著减少了器件的时候,缩减了 GOA 电路的面积。

[0042] 下面结合附图和较佳的实施例对本发明作进一步说明。

[0043] 实施例一

[0044] 图 3 为本发明的单级 GOA 电路的一个实例,其包括耦合有低电平信号的基准信号线 VSS,以及上拉模块 4、驱动上拉模块 4 的上拉控制模块 3,上拉模块 4 输入端耦合有高频时钟讯号 CK(n),输出端耦合到当前扫描线 Gn,当前扫描线 Gn 还耦合有下拉维持模块,下拉维持模块包括并联在当前扫描线 Gn 和基准信号线 VSS 之间的第一开关单元 1 和第二开关单元 2;

[0045] 第一开关单元 1 和第二开关单元 2 控制端耦合到切换模块的输出端;

[0046] 切换单元的输入端通过钳位模块 6 耦合到高频时钟讯号。

[0047] 第一开关单元 1 的控制端和基准信号线 VSS 之间还串接有第一可控开关 T52;第二开关单元 2 的控制端和基准信号线 VSS 之间还串接有第二可控开关 T62;第一可控开关 T52 和第二可控开关 T62 的控制端耦合到上拉控制模块 3;

[0048] 当前扫描线 Gn 工作时,上拉控制模块 3 驱动第一可控开关 T52 和第二可控开关 T62 导通;强行关断第一开关单元 1 和第二开关单元 2;当前扫描线 Gn 在非工作时间内,上拉控制模块 3 驱动第一可控开关 T52 和第二可控开关 T62 截止;第一开关单元 1 和第二开关单元 2 跟随低频时钟讯号 LC 交替导通。

[0049] 钳位模块 6 包括第九可控开关 T12,上拉控制模块 3 包括第十可控开关 T11,上拉模块 4 包括第十一可控开关 T21;第九可控开关 T12 的控制端和输入端耦合到高频时钟讯号 CK(n);第十可控开关 T11 的控制端和输入端耦合到在先驱动的在先扫描线 G(n-2);第十一可控开关 T21 的控制端耦合到第十可控开关 T11 的输出端,其输入端耦合到高频时钟讯号 CK(n)。

[0050] 第一开关单元 1 包括串接在当前扫描线 G_n 和基准信号线 VSS 之间的第三可控开关 T32, 切换模块包括串接在第三可控开关 T32 控制端和第九可控开关 T12 输出端之间的第四可控开关 T13, 第四可控开关 T13 的控制端耦合到低频时钟讯号 LC;

[0051] 第二开关单元 2 包括串接在当前扫描线 G_n 和基准信号线 VSS 之间的第五可控开关 T33, 切换模块还包括串接在第五可控开关 T33 控制端和第九可控开关 T12 输出端之间的第六可控开关 T14; 还包括串接在第六可控开关 T14 控制端和基准信号线 VSS 之间的第七可控开关 T72, 以及串接在第六可控开关 T14 控制端和第九可控开关 T12 输出端之间的第八可控开关 T71; 第八可控开关 T71 的控制端耦合到高频时钟讯号 CK(n)。

[0052] 上拉模块 4 的控制端和当前扫描线 G_n 之间还串接有第十二可控开关 T43 和储能电容 C_b , 第十二可控开关 T43 的控制端耦合到高频时钟讯号 CK(n)。

[0053] 当前扫描线 G_n 和基准信号线 VSS 之间串接有第十三可控开关 T31, 上拉模块 4 控制端和基准信号线 VSS 之间串接有第十四可控开关 T41, 第十三可控开关 T31 和第十四可控开关 T41 的控制端耦合到在后驱动的在后扫描线 $G_{(n+2)}$ 。第十三可控开关 T31 和第十四可控开关 T41 组成图 3 中所示的 f 区域, 在当前扫描线 G_n 充电结束后进行放电, 其中第十三可控开关 T31 对当前扫描线 G_n 进行放电, 第十四可控开关 T41 对 Q(n) 点(即第十一可控开关 T21 的控制端)进行放电。

[0054] 如图 4 所示, 本实施方式还公开了本发明液晶面板驱动电路的驱动方法, 包括步骤:

[0055] S1、上拉控制模块 3 驱动上拉模块 4, 以及第一可控开关 T52 和第二可控开关 T62 导通, 高频时钟讯号 CK(n) 通过上拉模块 4 输入到当前扫描线 G_n ;

[0056] S2、持续预设的驱动时间后, 上拉控制模块驱动上拉模块, 以及第一可控开关 T52 和第二可控开关 T62 截止;

[0057] S3、低频时钟讯号 LC 控制切换模块 7 切换, 高频时钟讯号 CK(n) 通过钳位模块 6 和切换模块 7 驱动第一开关单元 1 和第二开关单元 2 交替导通。

[0058] 下面以可控开关为薄膜晶体管为例来说明本发明的工作原理。

[0059] T11 控制将前级电路的 GOA 讯号传递给本级 GOA 电路, 使 GOA 电路可以逐级充放电; Q(n) 点和当前扫描线 G_n 之间连接有自举功能的存储电容, 可在当前扫描线 G_n 电位提升时通过存储电容的耦合效应使 Q(n) 电位提升, 从而获得更高的 Q(n) 电位及更小的 GOA 充电讯号的阻容延迟(RC delay); 下拉维持模块 5 的一组薄膜晶体管可以在非充电时期保持当前扫描线 G_n 的低电位。非充电时期, Q(n) 处于低电位, 薄膜晶体管 T52 和 T62 关闭, 高频时钟讯号 CK(n) 和低频时钟讯号 LC 可周期性控制薄膜晶体管 T13、T14、T71、T72, 使 T32 的控制端 P 点、T33 的控制端 K 点在低频率下交替处于高电位, 以便于以低频率交替控制 T32 和 T33 打开来维持当前扫描线 G_n 的低电位, 并避免 T32 或 T33 长时间受栅极电压应力的影响。具体来讲, LC 为高电位时, T13 打开, P 点可周期性接受高频时钟讯号 CK(n) 通过 T12 (以二极管连接方式连接, 防止 CK(n) 在低电位时 P 点通过 T12 向外漏电) 的充电而处于高电位, 使 T32 打开以维持当前扫描线 G_n 处于低电位。LC 为高电位时, T72 也打开, T14 的栅极电位被拉低而使 T14 关闭, K 点接受 T62 的周期性放电而处于低电位, T33 获得休息时间。LC 为低电位时, T13 和 T72 关闭, P 点处于低电位, T32 获得休息时间。LC 为低电位时, T14 的栅极接受 CK(n) 的充电而处于高电位, T14 打开从而使 K 点可接受 CK(n) 的

充电而处于高电位,使得 T33 打开以维持当前扫描线 G_n 处于低电位。由于 T12 以二极管方式连接, LC 为高电位时, T13 打开, CK(n) 在高电位时可向 P 点充电; CK(n) 为低电位时,以二极管方式连接的 T12 又可以防止 P 点通过 T12 向外的漏电。因此, LC 为高电位时, T32 可作为维持 G_n 处于低电位的晶体管而处于打开状态。

[0060] 在充电时期, T52 和 T62 可在 Q(n) 处于高电位时打开, 并将 P 点和 K 点的电位拉低以关闭 T32 和 T33 使之不影响充电。由于 T32 和 T33 是以低频率交替打开, T32 和 T33 的开关交替可设置在显示的 frame 切换时而不影响当前扫描线 G_n 的低电位维持效果, T32 和 T33 仅需较小的尺寸即可完成当前扫描线 G_n 在非充电时期的低电位维持; 图 3 中 e 区域仅 1 颗薄膜晶体管 T43 在高频时钟 CK(n) 的驱动下即可有效控制 Q(n) 在非充电时期的电位而使其不影响当前扫描线 G_n 的电位。因为在 CK(n) (连 T21 的源极) 在处于低电位时, T21 的门极 Q(n) 的电位波动难以对 G_n 造成影响, 因此在 CK(n) 处于低电位时 Q(n) 没有必要连接晶体管来维持低电位。在 CK(n) 处于高电位时, T43 打开以维持 Q(n) 在非充电时处于低电位。

[0061] 综上所述, 本发明的 GOA 电路通过低频时钟讯号 LC 和高频时钟讯号 CK(n) 的共同作用驱动 GOA 的下拉电路, 用以缩减 GOA 电路下拉维持模块 5 和 e 区域 TFT 元件的尺寸, 使 GOA 电路适合用于窄边框的平板显示产品。

[0062] 图 5 给出了本发明的 GOA 电路(高频时钟讯号 CK(n) 的 duty ratio 为 40%, 低频时钟讯号 LC 的周期远大于高频时钟讯号 CK(n)) 在常温时的输出波形示意图。t1 ~ t3 为当前扫描线 G_n 充电前的准备时间, t3 ~ t4 为当前扫描线 G_n 的充电时间, t4 后当前扫描线 G_n 被放电。t1 时, CK(n-2) 的电位开始抬升, 在先扫描线 $G(n-2)$ 的电位也跟着开始抬升, T11 打开给 Q(n) 充电。Q(n) 电位抬升后, 可打开 T52 和 T62, 从而拉低 P、K 点电位以关闭 T32 和 T33 使之不影响当前扫描线 G_n 充电。t2 时, CK(n-2) 的电位开始下降, 但 T11 的连接方式(二极管方式连接) 会阻止 Q(n) 通过 T11 的漏电, Q(n) 电位基本保持不变。t3 时, CK(n) 的电位开始抬升, Q(n) 自举到更高电位并控制 T21 给当前扫描线 G_n 充电。

[0063] 具体来说, 可通过设置 T21 和 T43 的大小对来达到理想的当前扫描线 G_n 输出。比如, 可以设置 T21 和 T43 的沟道宽度对比为 30:1 左右, 此设置时 2 μ s 之内当前扫描线 G_n 即可充到预期的电位, 而 2 μ s 之内 T43 的漏电非常有限, 通过 EIdo SPICE 软件对此设计进行模拟, 证明 T21 的沟道宽度远大于 T43 的沟道宽度时, T43 的漏电很有限。

[0064] t4 时, CK(n) 开始下降, Q(n) 电位并未立即被拉低, T21 在 t4 后的短时间内仍保持导通, 将当前扫描线 G_n 电位拉低。在此之后, 在后扫描线 $G(n+2)$ 电位抬升, T31 和 T41 打开, 确保当前扫描线 G_n 和 Q(n) 被拉至低电位。T52 和 T62 在 Q(n) 电位拉低后被关闭, T32 和 T33 可以交替打开, 以维持当前扫描线 G_n 在非充电时期的低电位。

[0065] 图 6 给出了本发明的 GOA 电路的一种多级架构。1 个低频时钟讯号 LC、1 个直流低电压讯号 VSS、以及 4 个高频时钟讯号 CK1 ~ CK4 的金属线放置于各级 GOA 电路(单级 GOA 电路的连接方法可参见图 3) 的外围。第 n 级 GOA 电路分别接受 LC、VSS、1 个 CK 讯号、第 n-2 级 GOA 电路产生的在先扫描线 $G(n-2)$ 、第 n+2 级 GOA 电路产生的在后扫描线 $G(n+2)$, 并产生当前扫描线 G_n 讯号。图 6 所示的各级 GOA 电路间的连接方法可保证 GOA 讯号可以逐级传递, 使得各级水平扫描线可以被逐级充电和放电。

[0066] 本发明同时公开了一种运用本专利 GOA 电路的平板显示器件, 如图 7 所示。图 7

中 b 为采用本发明 GOA 电路的液晶显示装置的基板示意图, b 为平板显示器件的显示基板, 基板上方的 x+c board 为显示基板提供驱动和控制讯号, 显示基板左边 a 区域和右边 d 区域制作了本发明所述的 GOA 电路, 可从左边和右边两个方向驱动显示区域 c 的水平扫描线。GOA 电路接受 x+c board 的输入讯号并逐级产生水平扫描线的控制讯号, 可以控制显示区域 c 中的像素逐行打开。

[0067] 实施例二

[0068] 本发明下拉维持模块的第一开关单元和第二开关单元还可以有其他电路形式(电路其他部分参见实施例一)。

[0069] 如图 8 所示, 第一开关单元 1 包括串接在当前扫描线和基准信号线之间的第三可控开关 T32, 以及串接在第三可控开关控制端和钳位模块输出端之间的第四可控开关 T13, 第四可控开关的控制端耦合到低频时钟讯号 LC;

[0070] 第二开关单元 2 包括串接在当前扫描线和基准信号线之间的第五可控开关 T33, 以及串接在第五可控开关控制端和钳位模块输出端之间的第六可控开关 T14, 第六可控开关的控制端耦合到低频时钟讯号; 第六可控开关的动作逻辑跟第四可控开关的动作逻辑相反。本实施方式采用逻辑相反的可控开关, 来实现交替导通, 可以进一步简化控制电路, 缩减 GOA 的占用面积。

[0071] 以上内容是结合具体的优选实施方式对本发明所作的进一步详细说明, 不能认定本发明的具体实施只局限于这些说明。对于本发明所属技术领域的普通技术人员来说, 在不脱离本发明构思的前提下, 还可以做出若干简单推演或替换, 都应当视为属于本发明的保护范围。

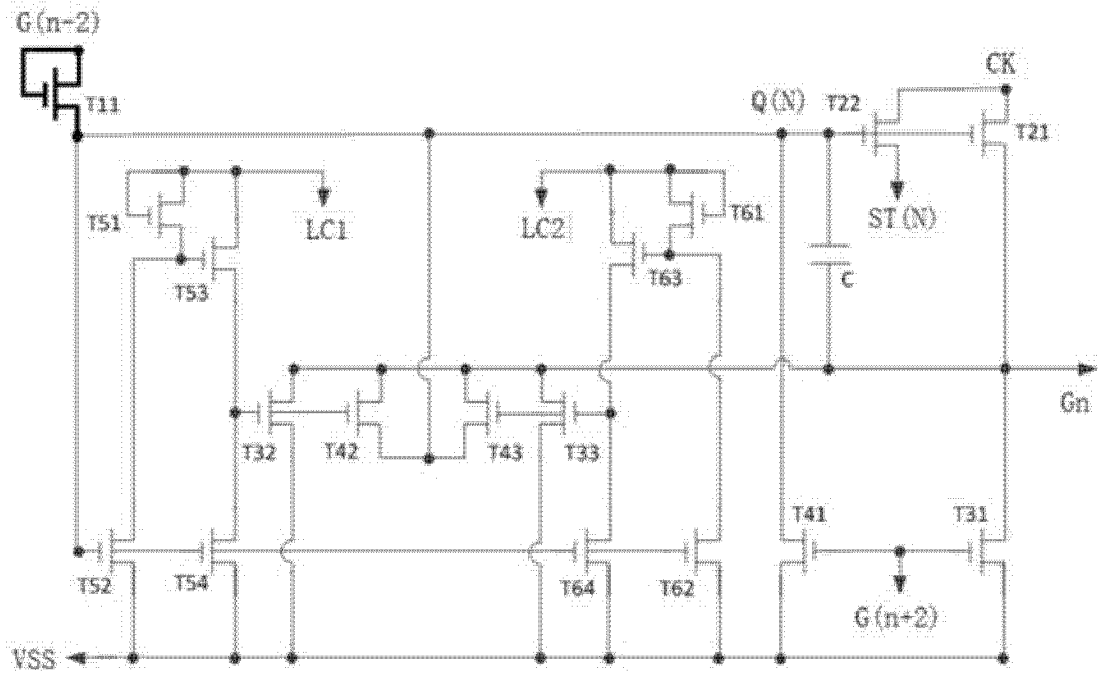


图 1

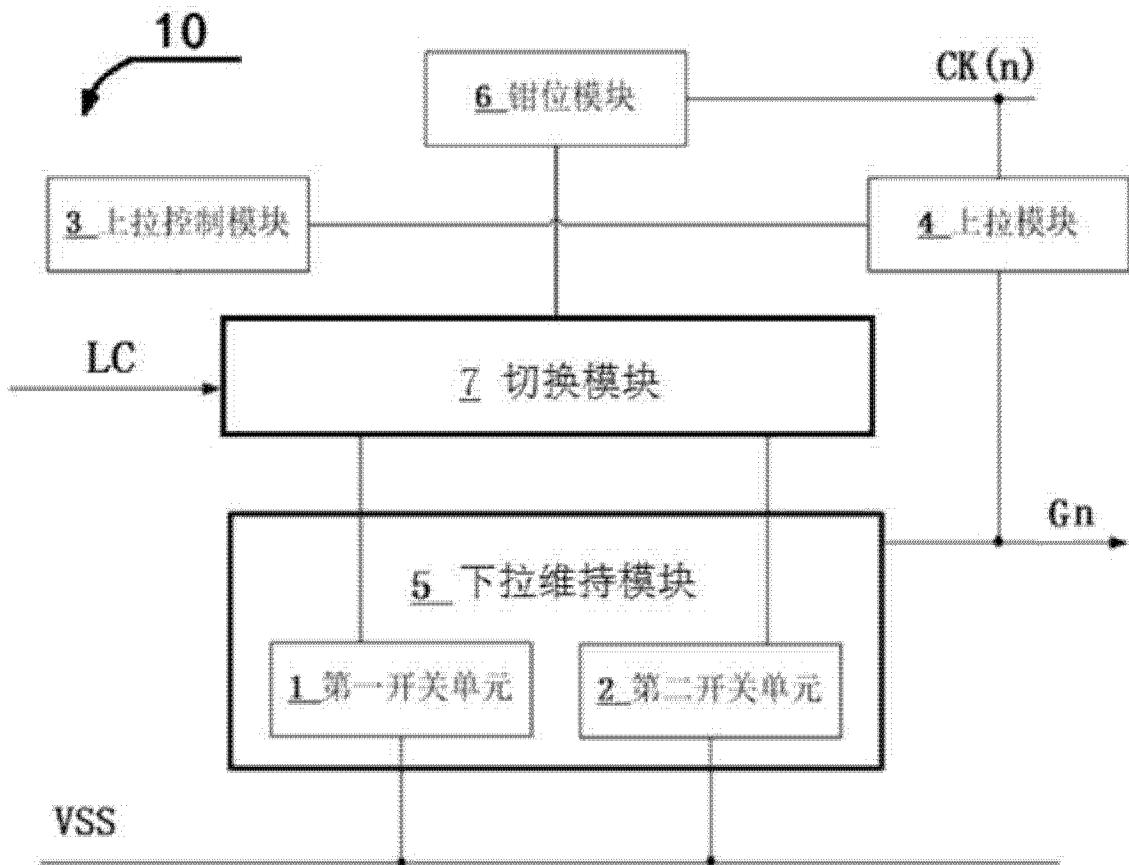


图 2

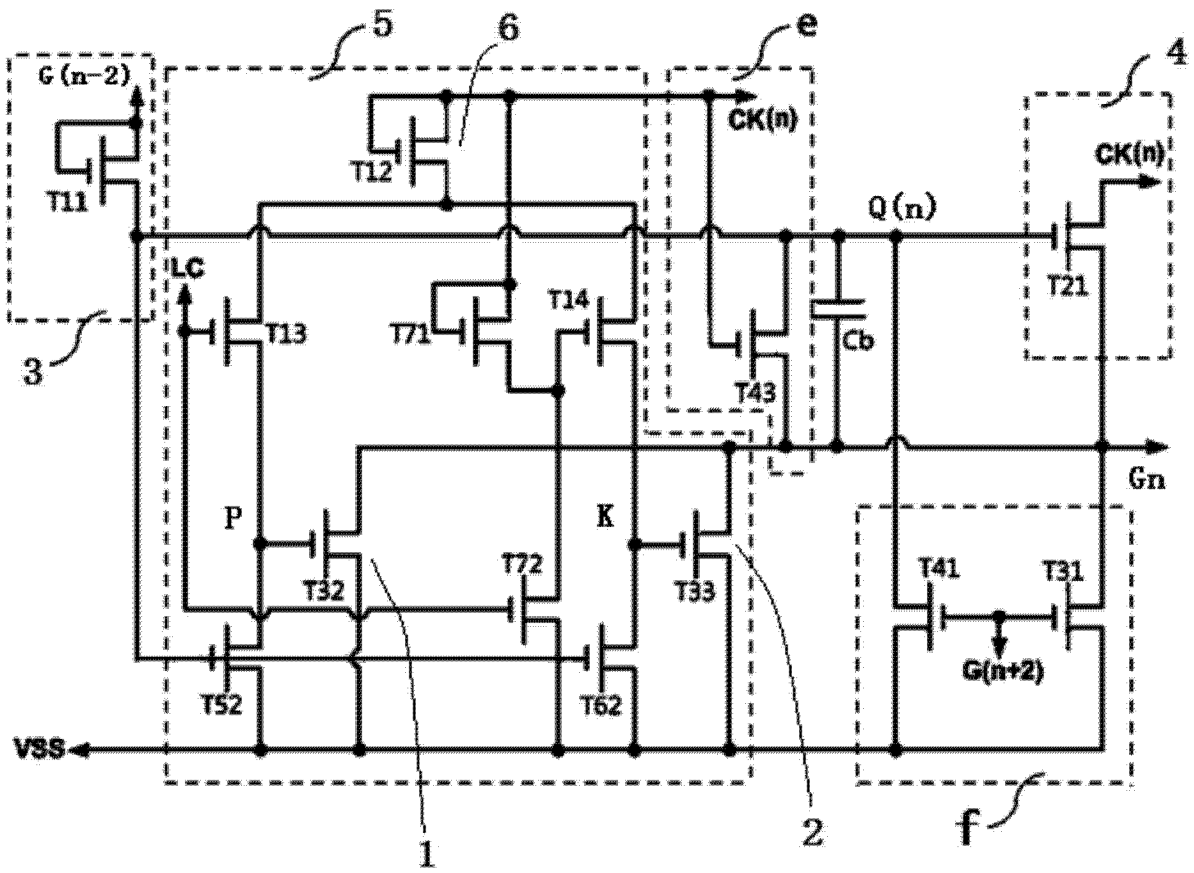


图 3

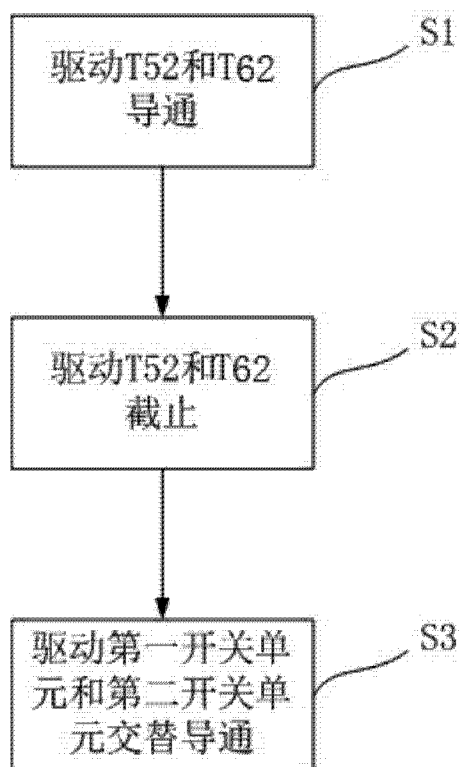


图 4

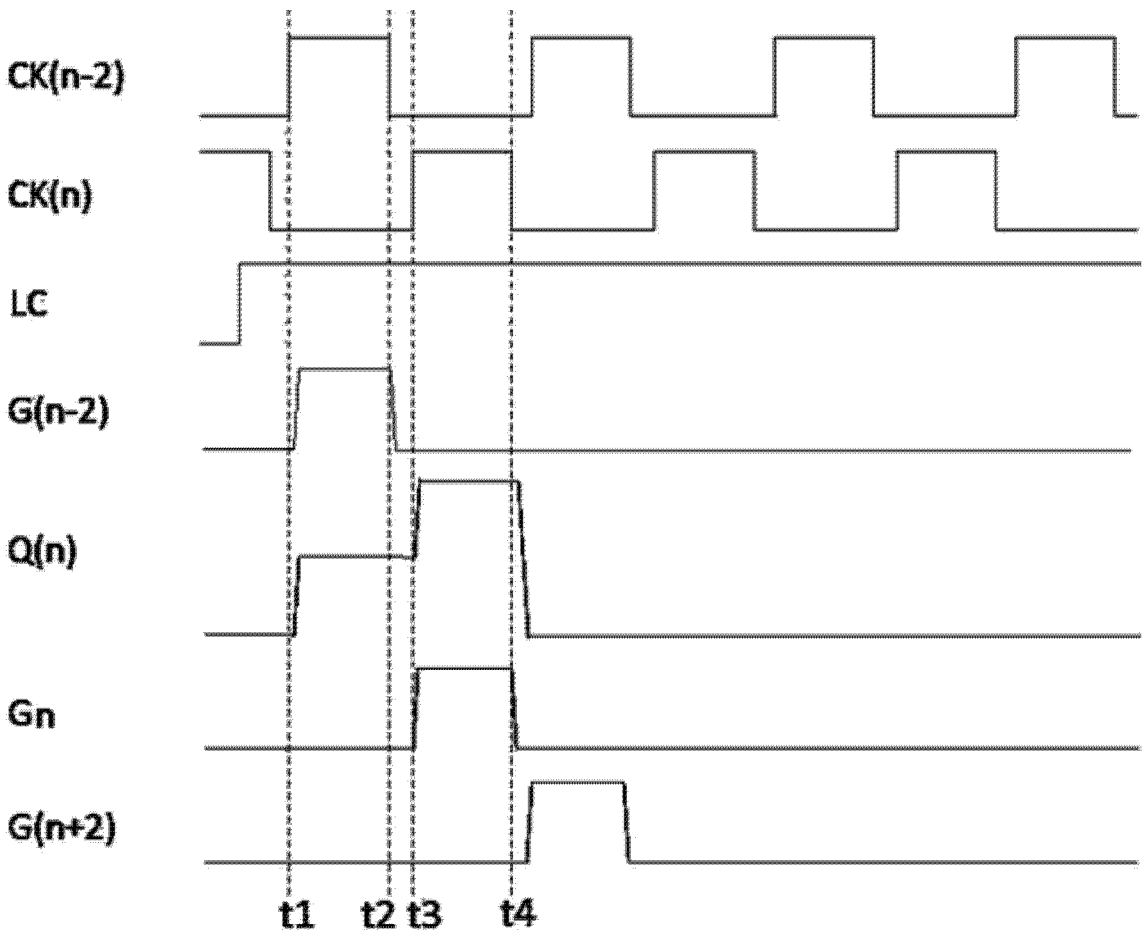


图 5

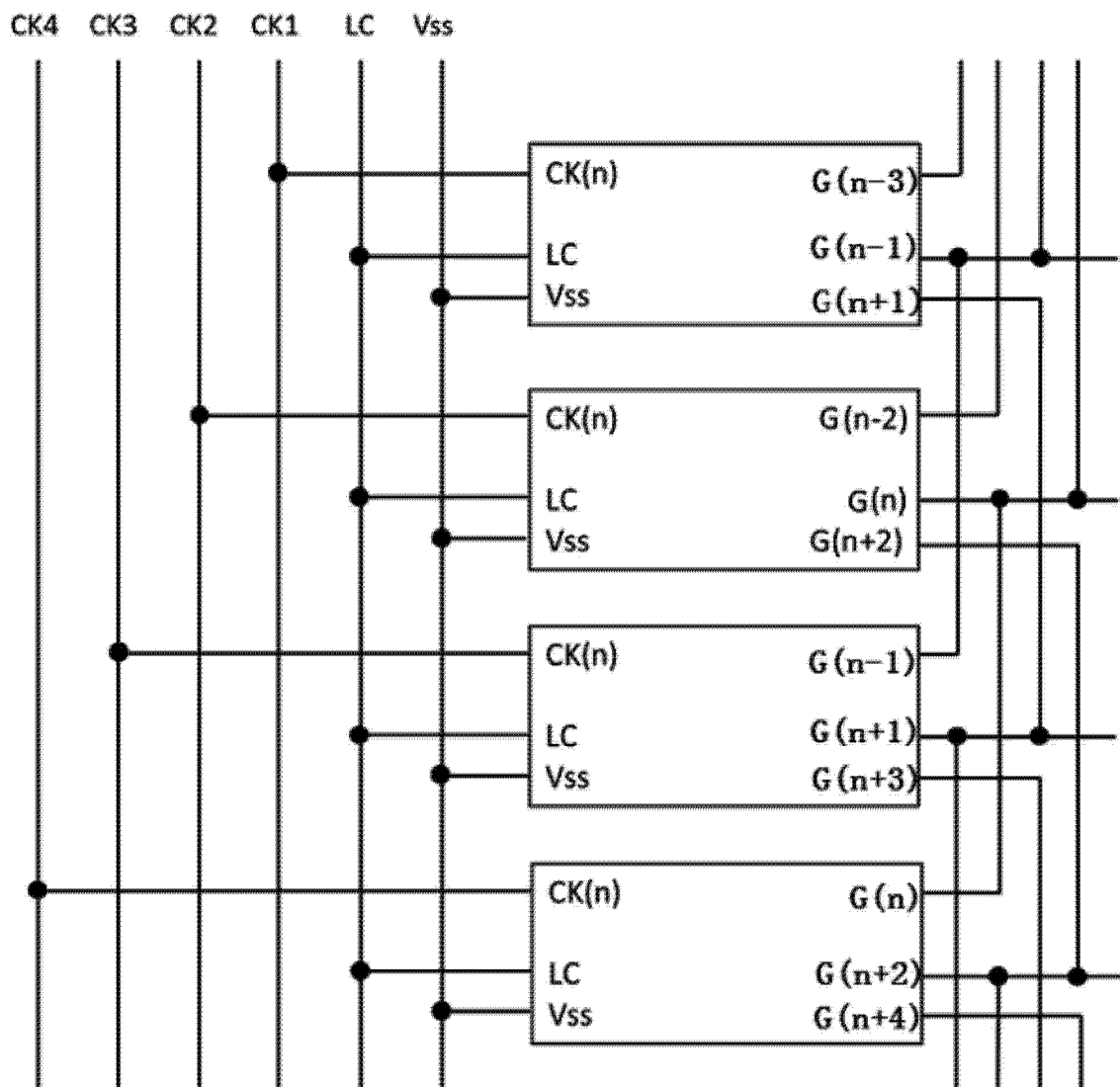


图 6

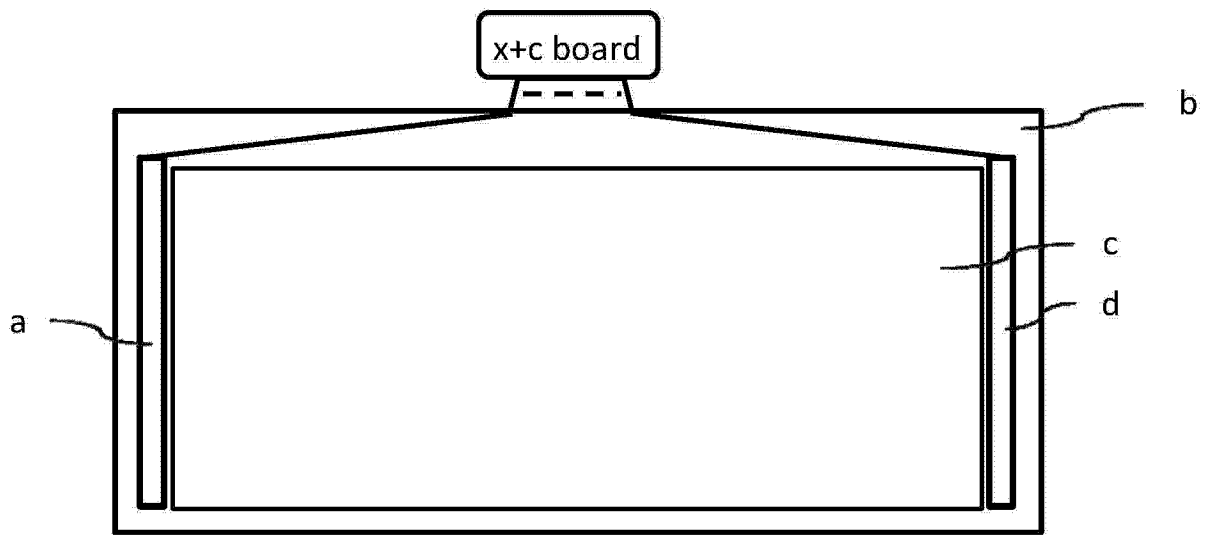


图 7

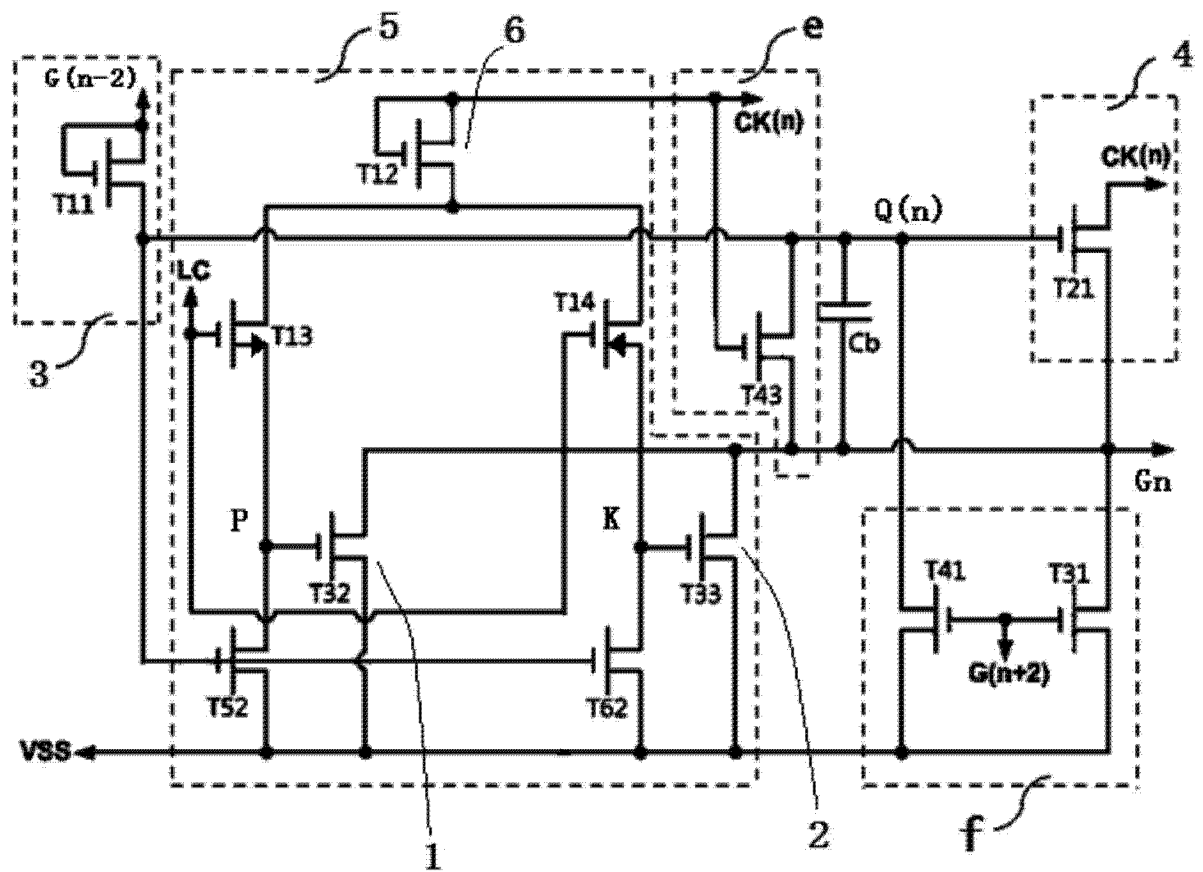


图 8

专利名称(译)	一种液晶面板驱动电路、液晶显示装置及一种驱动方法		
公开(公告)号	CN103956146A	公开(公告)日	2014-07-30
申请号	CN201410155803.4	申请日	2014-04-17
[标]申请(专利权)人(译)	深圳市华星光电技术有限公司		
申请(专利权)人(译)	深圳市华星光电技术有限公司		
当前申请(专利权)人(译)	深圳市华星光电技术有限公司		
[标]发明人	虞晓江		
发明人	虞晓江		
IPC分类号	G09G3/36		
CPC分类号	G09G3/36		
代理人(译)	邢涛		
其他公开文献	CN103956146B		
外部链接	Espacenet SIPO		

摘要(译)

本发明公开一种液晶面板驱动电路、液晶显示装置及一种驱动方法。液晶面板驱动电路包括切换模块、防止反向漏电的钳位模块；耦合有低电平信号的基准信号线，以及上拉模块、驱动上拉模块的上拉控制模块，上拉模块输入端耦合有高频时钟讯号，输出端耦合到当前扫描线，所述当前扫描线还耦合有下拉维持模块，所述下拉维持模块并联在当前扫描线和基准信号线之间的第一开关单元和第二开关单元；第一开关单元和第二开关单元控制端耦合到切换模块的输出端；所述切换单元的控制端耦合有一个低频时钟讯号；其输入端通过钳位模块耦合到高频时钟讯号。本发明可以缩减GOA电路的尺寸。

