



(12) 发明专利申请

(10) 申请公布号 CN 104335111 A

(43) 申请公布日 2015. 02. 04

(21) 申请号 201380026212. 0

(51) Int. Cl.

(22) 申请日 2013. 04. 22

G02F 1/1337(2006. 01)

G02F 1/1339(2006. 01)

(30) 优先权数据

2012-119588 2012. 05. 25 JP

(85) PCT国际申请进入国家阶段日

2014. 11. 19

(86) PCT国际申请的申请数据

PCT/JP2013/002698 2013. 04. 22

(87) PCT国际申请的公布数据

W02013/175709 JA 2013. 11. 28

(71) 申请人 夏普株式会社

地址 日本大阪府

(72) 发明人 森胁弘幸

(74) 专利代理机构 北京市隆安律师事务所

11323

代理人 权鲜枝

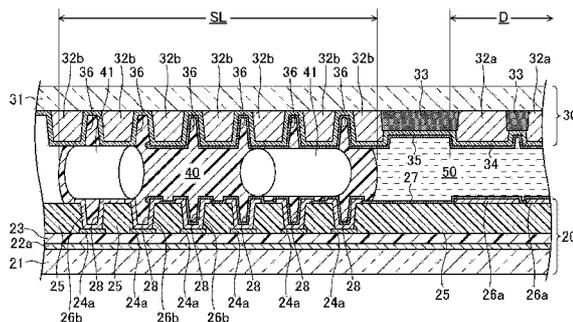
权利要求书2页 说明书13页 附图16页

(54) 发明名称

液晶显示装置

(57) 摘要

在阵列基板(20)的液晶层(50)侧表面,形成有沿着密封材料延伸的多个槽(28),上述多个槽(28)在密封材料的宽度方向相互分隔开。并且,取向膜(27)填充于形成在密封材料的比宽度方向中途部靠近显示区域(D)的一侧的多个槽中的一部分或者全部,密封材料与取向膜接触,且在密封材料的比宽度方向中途部远离显示区域的一侧,密封材料与阵列基板不隔着取向膜而直接接触。



1. 一种液晶显示装置,具备:
阵列基板;
相对基板,其与上述阵列基板相对配置;
密封材料,其设置于显示区域外侧,将上述阵列基板和相对基板贴合;
液晶层,其设置于上述阵列基板与相对基板之间的被上述密封材料包围的区域;以及
取向膜,其分别设置于上述阵列基板及相对基板的液晶层侧表面中的包含显示区域在内的区域,

上述液晶显示装置的特征在于,

在上述阵列基板的上述液晶层侧表面形成有沿着该密封材料延伸的多个槽,上述多个槽在密封材料的宽度方向相互分隔开,

上述取向膜填充于形成在上述密封材料的比宽度方向中途部靠近显示区域的一侧的上述多个槽中的一部分或者全部,上述密封材料与该取向膜接触,且在上述密封材料的比该宽度方向中途部远离显示区域的一侧,密封材料与上述阵列基板不隔着上述取向膜而直接接触。

2. 根据权利要求1所述的液晶显示装置,其特征在于,

在上述相对基板的上述液晶层侧表面形成有沿着该密封材料延伸的多个槽,上述多个槽在密封材料的宽度方向相互分隔开,

上述取向膜填充于形成在上述密封材料的比宽度方向中途部靠近显示区域的一侧的上述阵列基板及相对基板的多个槽中的一部分或者全部,上述密封材料与该取向膜接触,且在上述密封材料的比该宽度方向中途部远离显示区域的一侧,密封材料与上述阵列基板及相对基板不隔着上述取向膜而直接接触。

3. 根据权利要求1或2所述的液晶显示装置,其特征在于,

构成上述阵列基板的绝缘膜的至少一部分包括有机绝缘膜,

上述多个槽是将上述有机绝缘膜除去而形成的。

4. 根据权利要求3所述的液晶显示装置,其特征在于,

上述多个槽是将上述有机绝缘膜在厚度方向全部除去而形成的。

5. 根据权利要求3或4所述的液晶显示装置,其特征在于,

上述有机绝缘膜是由丙烯酸树脂形成的。

6. 根据权利要求2所述的液晶显示装置,其特征在于,

在上述相对基板中,至少在显示区域和设置有上述密封材料的区域中设置有彩色滤光片层,

上述槽形成于设置有上述密封材料的区域中的彩色滤光片层在厚度方向被除去了一部分或者全部的部位。

7. 根据权利要求2所述的液晶显示装置,其特征在于,

在上述相对基板中,至少在显示区域和设置有密封材料的区域中设置有保护层,

上述槽形成于设置有上述密封材料的区域中的保护层在厚度方向被除去了一部分或者全部的部位。

8. 根据权利要求1~7中的任一项所述的液晶显示装置,其特征在于,

在上述阵列基板中,依次层叠有第1配线、第1绝缘膜、第2配线和第2绝缘膜,在俯视

时上述第 1 配线和上述槽重叠的区域中,在上述第 1 绝缘膜与第 2 绝缘膜之间设置有与上述第 2 配线为同一层的阻挡层。

9. 根据权利要求 8 所述的液晶显示装置,其特征在于,
在上述槽表面以至少覆盖上述阻挡层的方式设置有透明导电膜。

10. 根据权利要求 1~9 中的任一项所述的液晶显示装置,其特征在于,
形成于上述阵列基板的多个槽以 2~20 列并排的方式设置。

11. 根据权利要求 2、7 以及 8 中的任一项所述的液晶显示装置,其特征在于,
形成于上述相对基板的多个槽以 2~20 列并排的方式设置。

12. 一种液晶显示装置,具备:

阵列基板,其在基板主体上依次层叠有第 1 配线、第 1 绝缘膜、第 2 配线 and 第 2 绝缘膜;
相对基板,其与上述阵列基板相对配置;

环状的密封材料,其设置于显示区域外侧,将上述阵列基板和相对基板贴合;

液晶层,其设置于上述阵列基板与相对基板之间的被上述密封材料包围的区域;

取向膜,其分别设置于上述阵列基板及相对基板的液晶层侧表面中的包含显示区域在内的区域,延伸到显示区域外侧;以及

多个槽,其在设置有上述密封材料的区域中形成于上述阵列基板的上述液晶层侧表面,相互在密封材料的宽度方向分隔开并沿着该密封材料延伸,

上述液晶显示装置的特征在于,

上述密封材料中的比宽度方向中途部靠近显示区域的一侧的密封材料填充于上述多个槽中的一部分或者全部而与上述取向膜接触,且上述密封材料中的比该宽度方向中途部远离显示区域的一侧的密封材料与上述阵列基板直接接触。

液晶显示装置

技术领域

[0001] 本发明涉及液晶显示装置,特别是,涉及用于控制显示面板的边框区域中的取向膜的涂布区域的结构。

背景技术

[0002] 液晶显示装置能实现薄型化且为低功耗,因此,已广泛用作电视、个人计算机等 OA 设备、便携电话、智能电话等便携式电子设备、汽车、飞机的驾驶舱等的显示器。

[0003] 液晶显示装置具备显示面板和装配于显示面板的背面侧的背光源单元。显示面板具有利用密封材料将具备薄膜晶体管等开关元件的阵列基板和与阵列基板相对配置的相对基板贴合而成的构成,在两基板间所构成的空间中封入有液晶材料。相对基板采用比阵列基板小一圈的基板,从而,在露出的阵列基板的端子区域上安装有驱动电路。

[0004] 显示面板包括进行图像显示的显示区域和包围显示区域的非显示区域。

[0005] 在阵列基板的与液晶层接触的表面,以至少覆盖显示区域的方式形成有取向膜。同样地,在相对基板的与液晶接触的表面,以至少覆盖显示区域的方式形成有取向膜。

[0006] 例如,能够对使用柔版印刷法、喷墨法等形成的聚酰亚胺等的树脂膜的表面进行摩擦处理来形成取向膜。由于喷墨法在能够直接在基板上描画、为非接触工艺因而低污染、溶液的消耗量少、能够缩短作业时间等方面是优异的,因此,在形成聚酰亚胺膜等树脂膜时优选使用喷墨法。

[0007] 然而,当通过喷墨法形成取向膜时,使用与柔版法的情况相比粘度较低的材料树脂作为取向膜的原料,因此,取向膜的原料容易泄漏扩展到要印刷的区域(显示区域)的周边的区域。因此,在显示区域的周围的非显示区域较小而无法较大地确保显示区域与密封材料的区域的间隔的情况下,取向膜会流出到密封材料的区域。并且,在该情况下,由于密封材料与取向膜的紧贴性不充分,因此,无法完全密封而成为液晶层的液晶材料泄漏的原因。

[0008] 为了解决上述问题,在专利文献 1 中公开了在显示区域的外侧且密封材料的配置区域的内侧的大体上环状的区域中,具有沿着显示区域的外周的方向较长延伸的槽部的构成的液晶显示装置。并且记载了:根据该构成,即使使用喷墨法涂布的液状的树脂材料扩展到显示区域的外侧,也能够利用槽部阻止树脂材料的扩展,能够抑制取向膜在显示区域的外侧的润湿扩展。在专利文献 1 中还公开了在槽部表面形成 ITO 膜等导电膜的构成。记载了:由于作为取向膜材料的液状的树脂材料对 ITO 膜的润湿性低,因此,通过采用该构成,能够利用槽部阻止液状的树脂材料的润湿扩展。

[0009] 现有技术文献

[0010] 专利文献

[0011] 专利文献 1 :特开 2007-322627 号公报

发明内容

[0012] 发明要解决的问题

[0013] 此外,近年来,特别是在便携式电子设备中,为了同时满足显示装置整体的小型化和显示区域的大型化的要求,要求使显示区域的周缘部的边框区域的宽度变窄。

[0014] 在专利文献 1 中记载了:为了防止取向膜到达形成密封材料的区域而导致密封材料与基板的紧贴性不充分,将取向膜的扩展防止结构(沿着显示区域的外周的方向较长延伸的槽部)设置为与密封材料的区域不重叠。然而,若以与密封区域不重叠的方式设置取向膜的扩展防止结构,则与之相应地,边框区域会扩大。

[0015] 本发明的目的在于,得到不使显示面板中的密封材料的紧贴性下降地实现了窄边框化的液晶显示装置。

[0016] 用于解决问题的方案

[0017] 用于解决上述问题的本发明的液晶显示装置具备:阵列基板;相对基板,其与上述阵列基板相对配置;密封材料,其设置于显示区域外侧,将上述阵列基板和相对基板贴合;液晶层,其设置于上述阵列基板与相对基板之间的被上述密封材料包围的区域;以及取向膜,其分别设置于上述阵列基板及相对基板的液晶层侧表面中的包含显示区域在内的区域,上述液晶显示装置的特征在于,在上述阵列基板的上述液晶层侧表面形成有沿着该密封材料延伸的多个槽,上述多个槽在密封材料的宽度方向相互分隔开,上述取向膜填充于形成在上述密封材料的比宽度方向中途部靠近显示区域的一侧的上述多个槽中的一部分或者全部,上述密封材料与该取向膜接触,且在上述密封材料的比该宽度方向中途部远离显示区域的一侧,密封材料与上述阵列基板不隔着上述取向膜而直接接触。

[0018] 另外,在本发明的液晶显示装置中,优选在上述相对基板的上述液晶层侧表面形成有沿着该密封材料延伸的多个槽,上述多个槽在密封材料的宽度方向相互分隔开,上述取向膜填充于形成在上述密封材料的比宽度方向中途部靠近显示区域的一侧的上述阵列基板及相对基板的多个槽中的一部分或者全部,上述密封材料与该取向膜接触,且在上述密封材料的比该宽度方向中途部远离显示区域的一侧,密封材料与上述阵列基板及相对基板不隔着上述取向膜而直接接触。

[0019] 根据上述构成,在基板的边框区域中,在设置有密封材料的密封区域形成有多个槽,因此,当使用喷墨法涂布取向膜材料时,取向膜材料向基板外方的流出被槽限制,取向膜扩展到密封区域的宽度方向中途部为止。

[0020] 在此,在密封区域的比宽度方向中途部靠近显示区域的一侧,在阵列基板、相对基板的表面设置有取向膜,因此,虽然基板与密封材料的粘接性与没有取向膜的情况相比变差,但由于在密封区域的比宽度方向中途部远离显示区域的一侧不存在取向膜,因而各基板直接与密封材料接触,在各基板与密封材料之间能得到优异的紧贴性。因此,能利用密封材料将阵列基板和相对基板良好地粘接,并且能将设置液晶层的空间充分地密封。

[0021] 具体来看在密封区域的比宽度方向中途部远离显示区域的一侧的基板与密封材料的粘接状态的话,基板在形成有槽的部分不经过有机绝缘材料等地被粘接于密封材料。也就是说,密封材料在形成有槽的部分与包括无机材料、透明导电膜等金属的结构粘接在一起,可知其在槽中被牢固地粘接。

[0022] 因此,根据上述构成的液晶显示装置,通过在密封区域中形成用于限制取向膜材

料流出的多个槽,能够不损害基板与密封材料的紧贴性地使边框区域的宽度变小。

[0023] 优选构成上述阵列基板的绝缘膜的至少一部分包括有机绝缘膜,上述多个槽是将上述有机绝缘膜除去而形成的。另外,在本发明的液晶显示装置中,更优选上述多个槽是将上述有机绝缘膜在厚度方向全部除去而形成的。在该情况下,优选使用丙烯酸树脂作为有机绝缘膜。

[0024] 根据上述构成,第2绝缘膜中的至少有机绝缘膜被槽完全分割为密封区域的内周侧和外周侧。因此,即使外部气体所包含的水分等从密封区域的远离显示区域的一侧浸入有机绝缘膜,水分也不会渗透到显示区域侧的第2绝缘膜,因此,不必担忧因水分的渗透而导致取向膜与第2绝缘膜的界面的紧贴性劣化。因此,在密封区域的宽度方向中途部的显示区域侧,在存在取向膜的区域中也提高了密封材料与基板的紧贴性。

[0025] 在本发明的液晶显示装置中,也可以是:在上述相对基板中,至少在显示区域和设置有上述密封材料的区域中设置有彩色滤光片层,槽形成于上述密封区域中的彩色滤光片层在厚度方向被除去了一部分或者全部的部位。

[0026] 另外,也可以是:在相对基板中,至少在显示区域和设置有密封材料的区域中设置有保护涂层,槽形成于上述密封区域中的保护涂层在厚度方向被除去了一部分或者全部的部位。

[0027] 在本发明的液晶显示装置中,优选在阵列基板中,依次层叠有第1配线、第1绝缘膜、第2配线和第2绝缘膜,在俯视时上述第1配线和上述槽重叠的区域中,在第1绝缘膜与第2绝缘膜之间设置有与上述第2配线为同一层的阻挡层。

[0028] 根据上述构成,在形成槽时,第1配线不会露出到槽的表面,因此,也不必担忧相邻的第1配线彼此经由存在于槽表面的导电性的尘埃等物体而漏电。因此,即使槽以横穿第1配线等的方式形成,也能抑制第1配线彼此短路等问题。

[0029] 在该情况下,优选在槽表面以至少覆盖上述阻挡层的方式设置有透明导电膜。

[0030] 根据上述构成,阻挡层不会露出到槽的表面,能抑制阻挡层因腐蚀而劣化。

[0031] 在本发明的液晶显示装置中,优选上述多个槽以2~20列并排的方式设置。

[0032] 发明效果

[0033] 根据本发明,能够不使液晶显示装置的显示面板中的密封材料的紧贴性下降地实现窄边框化。

附图说明

[0034] 图1是实施方式1所涉及的液晶显示装置的俯视图。

[0035] 图2是图1的II-II线的截面图。

[0036] 图3是实施方式1所涉及的阵列基板的概略俯视图。

[0037] 图4是图3的区域AR1的放大俯视图。

[0038] 图5是图4的区域AR2的放大俯视图。

[0039] 图6是图5的VI-VI线的截面图。

[0040] 图7是图5的VII-VII线的截面图。

[0041] 图8是实施方式2所涉及的液晶显示装置的截面图。

[0042] 图9是变形例1所涉及的阵列基板的概略俯视图。

- [0043] 图 10 是变形例 1 所涉及的液晶显示装置的截面图。
[0044] 图 11 是变形例 2 所涉及的液晶显示装置的截面图。
[0045] 图 12 是变形例 3 所涉及的阵列基板的概略俯视图。
[0046] 图 13 是变形例 4 所涉及的阵列基板的概略俯视图。
[0047] 图 14 是变形例 5 所涉及的阵列基板的概略俯视图。
[0048] 图 15 是实施方式 3 所涉及的阵列基板的概略俯视图。
[0049] 图 16 是实施方式 3 所涉及的液晶显示装置的截面图。
[0050] 图 17 是变形例 6 所涉及的液晶显示装置的截面图。

具体实施方式

[0051] 以下,基于附图详细说明本发明的实施方式。

[0052] <实施方式 1 >

[0053] (液晶显示装置)

[0054] 图 1 和图 2 示出本实施方式所涉及的液晶显示装置 10 的整体概略图。图 3 是阵列基板 20 的概略俯视图,图 4 是图 3 的区域 AR1 的放大图,图 5 是图 4 的区域 AR2 的放大图。另外,图 6 是包含图 5 的 VI-VI 线的截面的液晶显示装置的截面图,图 7 是包含图 5 的 VII-VII 线的截面的液晶显示装置的截面图。

[0055] 如图 1 和 2 所示,在液晶显示装置 10 中,在基板周缘部规定了框状的边框区域 F,被边框区域 F 包围的区域为显示区域 D。液晶显示装置 10 具备相互相对配置的阵列基板 20 和相对基板 30。阵列基板 20 和相对基板 30 以其外周缘部为密封区域 SL,利用按框状配置的环状的密封材料 40 贴合。并且,在两基板 20 和 30 之间的被密封材料 40 包围的空间设置有液晶层 50,构成了显示区域 D。另外,阵列基板 20 中的显示区域 D 的周围的边框区域 F 的一部分从相对基板 30 突出,成为了用于装配安装部件等外部连接端子的端子区域 T。

[0056] (阵列基板)

[0057] 在阵列基板 20 具备底栅型的薄膜晶体管的情况下,在基板主体 21 上层叠形成有包含栅极信号线(未图示)的第 1 导电膜(第 1 配线)、栅极绝缘膜 23(第 1 绝缘膜)、包含源极信号线(未图示)的第 2 导电膜(第 2 配线)、层间绝缘膜 25(第 2 绝缘膜)和包含像素电极 26a 的第 3 导电膜(参照图 6。)。第 1 导电膜、第 2 导电膜例如是钛(Ti)膜及其上层的铜(Cu)膜层叠而形成的。栅极绝缘膜 23(第 1 绝缘膜)例如是由氮化硅(SiNx)膜形成的。层间绝缘膜 25(第 2 绝缘膜)例如是作为钝化膜的无机绝缘膜(例如,氮化硅(SiNx)膜)及其上层的有机绝缘膜(例如,丙烯酸树脂膜)层叠而形成的。此外,在薄膜晶体管为顶栅型的情况下,在形成第 1 导电膜前形成栅极绝缘膜 23,将覆盖第 1 导电膜的绝缘膜形成为第 1 绝缘膜。

[0058] 具体地,在阵列基板 20 的显示区域 D 中,多个栅极信号线和多个源极信号线以各自相互平行且栅极信号线与源极信号线正交的方式配设。由栅极信号线和源极信号线划分出的区域构成单个像素,对每个像素设置有薄膜晶体管,与该薄膜晶体管对应地设置有多像素电极 26a。层间绝缘膜 25 设置为覆盖包含边框区域 F 在内的基板整个面。另外,在阵列基板 20 的边框区域 F 中,源极信号线和栅极信号线利用引出线(例如,图 6、7 中的配线 22a)引出到端子区域 T,分别连接到栅极驱动器(未图示)、源极驱动器(未图示)。

[0059] 在阵列基板 20 的液晶层 50 侧的表面,覆盖包含显示区域 D 在内的区域地设置有取向膜 27。如图 5 所示,取向膜 27 设置为从显示区域 D 向外侧延伸到密封区域 SL 的宽度方向中途部。取向膜 27 例如是由聚酰亚胺树脂等形成的。

[0060] 如图 3 和 4 所示,在阵列基板 20 上,在密封区域 SL 中以包围显示区域 D 的方式环状地设置有槽 28。槽 28 以相互在密封材料 40 的宽度方向分隔开而沿着密封材料 40 延伸的方式设置有多列。优选槽 28 形成有 2 ~ 20 列(在图 3 ~ 图 7 中为 6 列)。如图 6 和 7 所示,槽 28 形成于除去了层间绝缘膜 25 的部位。槽 28 的宽度为 2 ~ 50 μm ,更优选为 4 ~ 20 μm 。另外,多个槽 28 例如形成为以 4 ~ 100 μm 的间距排列。

[0061] 在成为槽 28 的底面的区域中,如图 5 和 6 所示,在与配线 22a 和槽 28 交叉的部分对应地形成有岛状的阻挡层 24a。阻挡层 24a 包括第 2 导电膜,与源极信号线同时形成。由于设置有阻挡层 24a,因此,位于槽 28 的底面的配线 22a 不会露出到槽 28 的表面,也不必担心相邻的配线 22a 彼此经由存在于槽 28 表面的导电性的尘埃等物体而漏电。因此,即使槽 28 以横穿包括第 1 导电膜的配线 22a 等的方式形成,也不会产生配线 22a 彼此短路等问题。

[0062] 阻挡层 24a 的一部分也可以与对后述的共用电极 34 提供共用电位的转接焊盘(未图示)连接。在该情况下,阻挡层 24a 有时会经由导电性颗粒(未图示)等与共用电极 34 导通,但阻挡层 24a 和共用电极 34 仅是保持相同的共用电位,不会产生因电流的泄漏引起的显示不良等问题。另外,与转接焊盘不连接的阻挡层 24a 成为浮动状态,但即使浮动状态的阻挡层 24a 与共用电极 34 导通,也仍然不会产生因电流的泄漏引起的显示不良等问题。

[0063] 在配线 22a 与槽 28 交叉的部分,还以覆盖槽 28 的表面的方式岛状地形成有透明导电膜 26b。由此,设置于槽 28 的底面的阻挡层 24a 不会露出到槽 28 的表面,能抑制阻挡层 24a 因腐蚀而劣化。透明导电膜 26b 包括第 3 导电膜,与像素电极 26a 同时形成。此外,透明导电膜 26b 不是必须的构成。

[0064] (相对基板)

[0065] 在相对基板 30 中,在基板主体 31 上层叠形成有彩色滤光片层 32a、黑矩阵 33 以及共用电极 34,在基板外周缘部的边框区域 F 中,由黑矩阵 33 构成了遮光区域(未图示)。具体地,在相对基板 30 的显示区域 D 中,彩色滤光片层 32a 与各像素对应地设置,与发光色相应地着色为例如红色、绿色和蓝色。另外,黑矩阵 33 设置于划分彩色滤光片层 32a 的遮光区域。共用电极 34 以覆盖包含边框区域 F 在内的基板整个面的方式设置,经由混入于密封材料 40 的导电性颗粒(未图示)等保持为从设置于阵列基板 20 的边框区域 F 的转接焊盘(未图示)提供的共用电位。并且,在相对基板 30 的边框区域 F 中,利用与构成彩色滤光片层 32a 的材料相同的树脂形成有彩色滤光片层 32b。彩色滤光片层 32b 以与边框区域 F 中的至少密封区域 SL 对应的方式形成。

[0066] 在相对基板 30 的液晶层 50 侧的表面,覆盖包含显示区域 D 在内的区域地设置有取向膜 35。取向膜 35 设置为从显示区域 D 向外侧延伸到密封区域 SL 的宽度方向中途部。取向膜 35 例如是由聚酰亚胺树脂等形成的。

[0067] 在相对基板 30 上,与阵列基板 20 同样,在密封区域 SL 中以包围显示区域 D 的方式环状地设置有槽 36(参照图 6 和图 7)。槽 36 以相互在密封材料 40 的宽度方向分隔开而沿

着密封材料 40 延伸的方式设置有多列。优选槽 36 形成有 2 ~ 20 列（在图 6 中为 6 列）。如图 6 和 7 所示，槽 36 形成于除去了彩色滤光片层 32b 的部位，彩色滤光片层 32b 与彩色滤光片层 32a 为同一层。优选槽 36 的宽度为 2 ~ 50 μm ，更优选为 4 ~ 20 μm 。另外，多个槽 36 例如形成为以 4 ~ 100 μm 的间距排列。

[0068] 在阵列基板 20 和相对基板 30 中分别以包围显示区域 D 的方式环状地形成有槽 28、36，因此，在形成取向膜 27、35 时能抑制液状的取向膜材料从显示区域 D 流向边框区域 F，能够使取向膜材料流出的面积变小。

[0069] 如上所述，密封材料 40 环状地设置在显示区域 D 的外侧，将阵列基板 20 和相对基板 30 贴合。如图 6 和图 7 所示，多个槽 28、36 中的一部分（在图 6 和图 7 中为 6 个槽 28、36 中的 4 个）分别被取向膜 27、35 覆盖，密封材料 40 中的比宽度方向中途部靠近显示区域 D 的一侧填充于被取向膜 27、35 覆盖的槽 28、36 而与取向膜 27、35 接触。另一方面，在密封材料 40 中的比该宽度方向中途部靠近显示区域相反侧的地方（远离显示区域的一侧），不存在取向膜 27、35，因此，在阵列基板 20 侧，密封材料 40 与层间绝缘膜 25、透明导电膜 26b 直接接触。另外，在相对基板 30 侧，密封材料 40 与共用电极 34 直接接触。

[0070] 在密封材料 40 中混入有用于将阵列基板 20 与相对基板 30 之间的距离保持为恒定的间隔物的玻璃纤维粉碎物 41。例如，玻璃纤维粉碎物 41 的纤维直径为 4 ~ 8 μm 程度，长度为 10 ~ 100 μm 程度。为了使玻璃纤维粉碎物 41 不被夹在槽 28、槽 36 中，优选使用纤维直径和长度比槽 28、槽 36 的宽度大的玻璃纤维粉碎物 41。不过，在无法使玻璃纤维粉碎物 41 的直径变大的情况下，也可以仅使其长度比槽 28、槽 36 的宽度大。玻璃纤维粉碎物 41 被层间绝缘膜 25 的表面与彩色滤光片层 32b 的表面夹着，将阵列基板 20 和相对基板 30 的基板间距离保持为恒定。

[0071] 液晶层 50 例如是由向列型液晶等形成的。

[0072] 上述构成的液晶显示装置 10 以如下方式构成：在各像素中，在 TFT 成为导通状态时，在像素电极 26a 与共用电极 34 之间产生电位差，向包括液晶层 50 的液晶电容施加规定的电压。并且，在液晶显示装置 10 中，利用液晶分子的取向状态会与所施加电压的大小相应地变化这一点，调整从外部入射的光的透射率，显示所希望的图像。

[0073] （液晶显示装置的制造方法）

[0074] 接着，说明上述构成的液晶显示装置的制造方法。

[0075] 首先，使用公知的方法，在基板主体 21 上依次层叠包含栅极信号线和配线 22a 的第 1 导电膜、栅极绝缘膜 23 以及包含源极信号线和阻挡层 24a 的第 2 导电膜。

[0076] 接着，以覆盖基板整个面的方式形成例如氮化硅 (SiN_x) 膜作为无机绝缘膜，然后，形成丙烯酸树脂膜作为有机绝缘膜，形成层间绝缘膜 25。接着，在使作为有机绝缘膜的感光性的丙烯酸树脂膜感光后进行显影处理来除去槽 28 的部分的丙烯酸树脂膜，然后，将该丙烯酸树脂膜作为掩模对氮化硅 (SiN_x) 膜进行干式蚀刻来除去槽 28 的部分的氮化硅膜，从而形成槽 28。或者，在形成不具有感光性的丙烯酸树脂作为有机绝缘膜的情况下，对每个层或者对 2 个层一并涂布抗蚀剂后进行显影处理，然后进行蚀刻来除去层间绝缘膜 25，从而形成槽 28。此时，阻挡层 24a 或者基板主体 21 完全露出到除去了层间绝缘膜 25 的槽 28 的表面。

[0077] 接着，使用例如 ITO、IZO 等透明导电材料，层叠包含像素电极 26a 和透明导电膜

26b 的第 3 导电膜。

[0078] 然后,以覆盖显示区域 D 的方式使用喷墨法形成取向膜 27。此时,作为取向膜材料的液状的聚酰亚胺会流动扩展至边框区域 F,但由于槽 28 会限制聚酰亚胺的流出,因此,在多个槽 28 中的比中途部分靠近外周侧的地方不会形成聚酰亚胺膜。

[0079] 另一方面,使用公知的方法,在基板主体 31 上形成彩色滤光片层 32a、32b 和黑矩阵 33,在使彩色滤光片层 32b 感光后进行显影处理来除去彩色滤光片层 32b,设置槽 36。在彩色滤光片层 32b 不具有感光性的情况下,在涂布抗蚀材料后进行显影处理,然后进行蚀刻来除去彩色滤光片层 32b,设置槽 36。接着,以覆盖它们的方式层叠共用电极 34。然后,以与阵列基板 20 的取向膜 27 同样的方式层叠取向膜 35。此时,作为取向膜材料的液状的聚酰亚胺会流动扩展到边框区域 F,但由于槽 36 会限制聚酰亚胺的流出,因此,在多个槽 36 中的比中途部分靠近外周侧的地方不会形成聚酰亚胺膜。

[0080] 接着,对上述制作的阵列基板 20 和相对基板 30 中的任一方的表面涂布密封材料 40,在向被密封材料 40 包围的区域滴下液晶材料后,将两基板叠合而使密封材料 40 固化,将两基板 20、30 粘接在一起。由此,完成显示面板。

[0081] 此外,除了上述工序以外,也可以使用利用了毛细管现象的真空注入法将液晶材料导入到 2 个基板 20、30 间。在该情况下,具体地,以具有成为液晶材料注入的开口的方式框状地涂布密封材料 40,然后将基板 20、30 贴合,使密封材料 40 固化。接着,在将基板分割为单元尺寸后,在真空气氛下从密封材料 40 的开口注入液晶材料,最后,用密封材料将注入口密封。

[0082] 最后,在将基板分割为单元尺寸后,对显示面板贴附偏振板,装上安装部件,进行背光源安装等模块化处理等。至此,完成液晶显示装置 10。

[0083] (实施方式 1 的效果)

[0084] 根据本实施方式的构成的液晶显示装置 10,在阵列基板 20 和相对基板 30 的边框区域 F 中,在密封区域 SL 中形成有槽 28、槽 36,因此,当使用喷墨法涂布取向膜材料时,取向膜材料向基板外方的流出被槽限制,从而取向膜 27、35 以扩展到密封区域 SL 的宽度方向的中途部的方式形成(参照图 5 的用斜线示出的区域。)

[0085] 在此,在密封区域 SL 的宽度方向中途部的内侧,在阵列基板 20、相对基板 30 的表面设置有取向膜 27、35,因此,虽然基板与密封材料 40 的粘接性与没有取向膜的情况相比变差,但由于在密封区域 SL 的宽度方向中途部的外侧不存在取向膜 27、35,因而各基板与密封材料 40 之间能得到优异的粘接性。因此,能利用密封材料 40 将阵列基板 20 和相对基板 30 良好地粘接,并且能将设置液晶层 50 的空间充分地密封。

[0086] 具体来看在密封区域 SL 的宽度方向中途部的外侧的阵列基板 20 与密封材料 40 的粘接状态的话,阵列基板 20 在形成有槽 28 的部分以透明导电膜 26b(参照图 6。)或者基板主体 21(参照图 7。)粘接于密封材料 40。也就是说,密封材料 40 在形成有槽 28 的部分与包括无机材料的结构粘接在一起,可知其在槽 28 中被牢固地粘接。

[0087] 另外,具体来看在密封区域 SL 的宽度方向中途部的外侧的相对基板 30 与密封材料 40 的粘接状态的话,相对基板 30 在形成有槽 36 的部分以共用电极 34(参照图 6。)粘接于密封材料 40。也就是说,密封材料 40 在形成有槽 36 的部分与包括无机材料的结构粘接在一起,可知其在槽 36 中被牢固地粘接。

[0088] 因此,根据本实施方式的液晶显示装置 10,在密封区域 SL 中形成有用于限制取向膜材料流出的多个槽 28、36,因而能够不损害基板的粘接性地使边框区域 F 的宽度变小。

[0089] 另外,根据本实施方式的液晶显示装置 10,在阵列基板 20 中,在槽 28 的底面设置有阻挡层 24a,因此,在槽 28 的底面中,成为了完全除去了包括有机绝缘材料的层间绝缘膜 25 的构成。也就是说,设置于比密封区域 SL 靠外周侧的地方的层间绝缘膜 25 由于环状设置的槽 28 而与密封区域 SL 的内周侧的层间绝缘膜 25 完全独立。因此,即使水分等从暴露于外部气体的状态的密封区域 SL 的外周侧的层间绝缘膜 25 浸入,水分也不会渗透到内周侧的层间绝缘膜 25,因此,不必担心因水分的渗透而导致取向膜与层间绝缘膜 25 的界面的紧贴性劣化。

[0090] <实施方式 2 >

[0091] 接着,说明实施方式 2 的液晶显示装置 10。此外,对与实施方式 1 相同或者对应的构成,使用与实施方式 1 相同的附图标记来说明。

[0092] 在液晶显示装置 10 中,与实施方式 1 同样,阵列基板 20 与相对基板 30 相对配置,利用配置于它们的外周缘部的密封材料 40 粘接在一起,在被密封材料 40 包围的空间设置有作为显示层的液晶层 50。该液晶显示装置 10 是 IPS(In Plane Switching:面内开关)液晶显示器,这一点与实施方式 1 不同。即,共用电极不是形成在相对基板 30,而是形成在阵列基板 20 上,另外,像素电极 26a 在俯视时梳齿状地设置,这一点与实施方式 1 不同。

[0093] 在阵列基板 20 中,如图 8 所示,在基板主体 21 上层叠形成有包含栅极信号线(未图示)的第 1 导电膜、栅极绝缘膜 23、包含源极信号线(未图示)的第 2 导电膜、第 1 层间绝缘膜 25a、作为共用电极 29 设置的第 1 透明电极、第 2 层间绝缘膜 25b、包含像素电极 26a 的第 2 透明电极和取向膜 27。第 1 层间绝缘膜 25a 例如是由氮化硅(SiNx)等无机绝缘材料形成的。另外,第 2 层间绝缘膜 25b 例如是由丙烯酸树脂等有机绝缘材料形成的。

[0094] 槽 28 形成于除去了第 1 和第 2 层间绝缘膜 25a、25b 的部位。在槽 28 的底部,与实施方式 1 同样,露出设置在第 1 层间绝缘膜 25a 的下层的阻挡层 24a,以覆盖包含阻挡层 24a 在内的槽 28 的表面的方式设置有透明导电膜 26b。在用感光性的丙烯酸树脂形成第 2 层间绝缘膜 25b 的情况下,在使感光性丙烯酸树脂感光后进行显影处理,然后,将该丙烯酸树脂作为掩模对第 1 层间绝缘膜 25a(氮化硅膜)进行干式蚀刻,除去层间绝缘膜 25,从而形成槽 28。或者,在用不具有感光性的丙烯酸树脂形成第 2 层间绝缘膜 25b 的情况下,在对第 2 层间绝缘膜 25b 涂布抗蚀剂后进行显影处理,进行蚀刻来除去第 2 层间绝缘膜 25b,然后,在对第 1 层间绝缘膜 25a 涂布抗蚀剂后进行显影处理,进行蚀刻来除去第 1 层间绝缘膜 25a,从而形成槽 28。此外,也可以对第 1 层间绝缘膜 25a 和第 2 绝缘膜 25b 一并进行显影处理和蚀刻来形成槽 28。另外,也可以在形成第 1 层间绝缘膜 25a(氮化硅膜)后且形成第 2 层间绝缘膜 25b 前,首先进行第 1 层间绝缘膜 25a 的蚀刻来除去槽 28 的部分,在形成包含共用电极 29 的第 1 透明电极、第 2 层间绝缘膜 25b(感光性丙烯酸树脂)后进行显影处理来除去第 2 层间绝缘膜 25b 的槽 28 的部分,从而形成槽 28。

[0095] 在相对基板 30 中,在基板主体 31 上层叠形成有彩色滤光片层 32a、黑矩阵 33、保护涂层 37 以及取向膜 35。具体地,保护涂层 37 例如包括透明丙烯酸树脂,以覆盖彩色滤光片层 32a 和黑矩阵 33 的方式设置于基板整个面。

[0096] 槽 36 设置于除去了设置在边框区域 F 的保护涂层 37 的部位。此外,槽 36 是在使

保护涂层 37 感光后进行显影处理而形成的,或者,在保护涂层 37 不具有感光性的情况下,是在涂布抗蚀材料后进行显影处理,然后进行蚀刻来除去保护涂层 37 而形成的。

[0097] 其它构成与实施方式 1 同样或者遵循一般公知的 IPS 液晶显示器的构成。

[0098] 在上述构成的液晶显示装置 10 中,对阵列基板 20 上的各像素电极 26a 与共用电极 29 之间的液晶层 50 按每个像素施加规定的电压,利用在横方向产生的电场,使液晶层 50 的取向状态变化。由此,调整透射过显示面板内的光的透射率,进行所希望的图像的显示。

[0099] 上述构成的液晶显示装置 10 能够以现有的 IPS 液晶显示装置的制造方法为基础,按照实施方式 1 的制作方法来制造。

[0100] 在上述构成的液晶显示装置 10 中,在相对基板 30 侧未设置共用电极,因此,在没有取向膜 35 的区域中,基板主体 31 露出到表面。因此,密封材料 40 直接与作为玻璃基板的基板主体 31 粘接,相对基板 30 与密封材料 40 之间能得到更高的紧贴性。

[0101] 其它构成、效果如实施方式 1 所述。

[0102] (变形例 1)

[0103] 在上述的实施方式中,说明了在阵列基板 20、相对基板 30 中,多个槽 28、36 全部形成于密封区域 SL,但不特别限定于此。例如,也可以如作为变形例 1 的图 9 和图 10 所示,6 列的槽 28 中的内侧的 2 列形成于比密封区域 SL 靠内周侧的地方。在该情况下,用于限制取向膜材料向外方流出的槽 28 中的 4 列也是形成于密封区域 SL,因此,能够使边框区域 F 的宽度变小。

[0104] (变形例 2)

[0105] 在上述的实施方式中,说明了在阵列基板 20 和相对基板 30 中槽 28、36 均形成有 6 列,但两基板所形成的槽的数量也可以不同。例如,也可以如作为变形例 2 的图 11 所示,在阵列基板 20 侧,槽 28 形成有 6 列,而在相对基板 30 侧,槽 36 形成有 7 列。在该情况下,虽然阵列基板 20 和相对基板 30 的槽 28、36 的位置不是按 1 对 1 对应,但由于作为间隔物混入密封材料 40 的玻璃纤维粉碎物 41 被阵列基板 20 和相对基板 30 夹着,因此不会产生问题。

[0106] (变形例 3)

[0107] 在上述的实施方式中,说明了在阵列基板 20、相对基板 30 中,沿着密封区域 SL 框状地形成有槽 28、36,但不特别限定于此。例如,也可以仅沿着密封区域 SL 的 1 个边设置有槽。例如,可以如作为变形例 3 的图 12 所示,在沿着阵列基板 20 的 1 个边(在图 12 中为上边)设置有端子区域 T 的情况下,沿着上边形成有槽 28。

[0108] (变形例 4)

[0109] 另外,槽 28、36 不限于如上述的实施方式那样连续延伸地形成。例如,也可以如作为变形例 4 的图 13 所示,非连续且虚线状地形成有槽 28。在该情况下,当以相邻的槽 28 与未形成槽的区域不相邻的方式使多个槽 28 交错地排列地形成时,能够提高抑制取向膜材料流动的效果。

[0110] 除了上述的实施方式的构成以外,还可以在栅极绝缘膜 23 与阻挡层 24a 之间,岛状地形成与薄膜晶体管的半导体层相同的硅膜。即使在由于配线 22a 存在而导致栅极绝缘膜 23 的表面有隆起的情况下,只要在阻挡层 24a 的下层层叠硅层,就能够更可靠地防止漏电流的产生。

[0111] (变形例 5)

[0112] 在上述的实施方式中,说明了在形成阵列基板 20 的槽 28 时,将层间绝缘膜 25 中的有机绝缘膜和无机绝缘膜这两者都除去来使阻挡层 24a 或者基板主体 21 露出到槽 28 的表面,但只要将层间绝缘膜 25 中的至少有机绝缘膜除去即可。例如,在如实施方式 2 那样用氮化硅(SiNx)等无机绝缘材料形成第 1 层间绝缘膜 25a 而用丙烯酸树脂等有机绝缘材料形成第 2 层间绝缘膜 25b 的 IPS 方式的液晶显示装置 10 的情况下,也可以如作为变形例 5 的图 14 所示,将第 1 层间绝缘膜 25a 用作形成槽 28 时的阻挡层,仅在第 2 层间绝缘膜 25b 中形成槽 28。在该情况下,由于将第 1 层间绝缘膜 25a 用作阻挡层,因此不需要利用第 2 导电膜设置阻挡层 24a。

[0113] (其它变形例)

[0114] 在上述的实施方式中,说明了在相对基板 30 中,在显示区域 D 与边框区域 F 的边界设置有黑矩阵 33 进行遮光,但也可以不是在相对基板 30 侧,而是在阵列基板 20 侧对显示区域 D 与边框区域 F 的边界进行遮光。在该情况下,例如能够使用第 2 导电膜对该区域进行遮光。

[0115] 在上述的实施方式中,说明了在阵列基板 20 和相对基板 30 这两者中分别形成有槽 28、36,但也可以在阵列基板 20 中形成槽 28,而在相对基板 30 侧不形成槽。在该情况下,在相对基板 30 侧,能够在设置有转接焊盘等的规定的区域中,进行激光照射等除去一部分取向膜 35,使边框区域成为与阵列基板 20 同等的窄边框。

[0116] <实施方式 3 >

[0117] 接着,说明实施方式 3 的液晶显示装置 10。此外,对与实施方式 1 相同或者对应的构成,使用与实施方式 1、2 相同的附图标记来说明。

[0118] 在液晶显示装置 10 中,与实施方式 1 同样,阵列基板 20 与相对基板 30 相对配置,利用配置于它们的外周缘部的密封材料 40 粘接在一起,在被密封材料 40 包围的空间设置有作为显示层的液晶层 50。

[0119] 如图 15 所示,在该液晶显示装置 10 中,栅极驱动器区域 GD 和源极驱动器区域 SD 配置在密封区域 SL 的内侧,这一点与实施方式 1 和 2 不同。另外,该液晶显示装置 10 是具备顶栅结构的 TFT 的 FFS(Fringe Field Switching:边缘场开关)液晶显示器。即,与实施方式 2 同样,共用电极 29 不是形成在相对基板 30 上,而是狭缝状地形成在阵列基板 20 上,另外,像素电极 26a 在俯视时整面地设置。

[0120] 在阵列基板 20 中,如图 16 所示,在基板主体 21 上层叠形成有第 1 无机绝缘膜 21B、半导体膜 21C、栅极绝缘膜 23、包含栅极电极 22 的第 1 导电膜、第 2 无机绝缘膜 23B、包含配线层 24a 和源极/漏极电极 24b 的第 2 导电膜、有机绝缘膜 25a、包含像素电极 26a 的第 1 透明导电膜、第 3 无机绝缘膜 25b、作为共用电极 29 设置的第 2 透明导电膜和取向膜 27。第 1 无机绝缘膜 21B、第 2 无机绝缘膜 23B、第 3 无机绝缘膜 25b 例如是由硅酸化膜(SiO₂)、氮化硅(SiNx)等无机绝缘材料形成的。另外,有机绝缘膜 25a 例如是由丙烯酸树脂等有机绝缘材料形成的。此外,半导体膜 21C、栅极电极 22、源极/漏极电极 24b 构成了顶栅结构的 TFT。此外,作为半导体膜 21C,例如能使用低温多晶硅(LTPS)膜、CG 硅(连续晶粒硅)膜等。

[0121] 槽 28 形成于除去了有机绝缘膜 25a 的部位。在槽 28 中以覆盖其表面的方式设置

有第 3 无机绝缘膜 25b。在槽 28 中的与栅极金属 22b、半导体膜 21Cb 重叠的区域,也可以根据需要进行设置,包括与源极 / 漏极电极 24b 相同的第 2 导电膜的配线层 24a 作为阻挡层。此外,在此,与槽 28 重叠的半导体膜 21Cb、栅极金属 22b 构成栅极驱动器 GD 的一部分。在用感光性的丙烯酸树脂形成有机绝缘膜 25a 的情况下,在使感光性丙烯酸树脂感光后进行显影处理,从而形成槽 28。或者,在用不具有感光性的丙烯酸树脂形成有机绝缘膜 25a 的情况下,在对有机绝缘膜 25a 涂布抗蚀剂后进行显影处理,进行蚀刻来除去有机绝缘膜 25a,然后,在对有机绝缘膜 25a 涂布抗蚀剂后进行显影处理,进行蚀刻来除去有机绝缘膜 25a,从而形成槽 28。在该情况下,为了使得有机绝缘膜的下层的绝缘膜不会被蚀刻除去,可以在槽区域中设置第 2 导电膜作为阻挡层。

[0122] 此外,配线层 24a 由于用作配线,因此,也可以设置于构成栅极驱动器 GD 的一部分的半导体膜 21Cb、栅极金属 22b 不存在的区域。另外,槽 28 的表面也可以被与像素电极 26a 相同的第 1 透明导电膜或与共用电极 29 相同的第 2 透明导电膜覆盖。在槽 28 的表面被第 1 透明导电膜或第 2 透明导电膜覆盖,将下层的配线层 24a 等用作配线的情况下,需要不会经由这些透明导电膜而产生配线间短路的设计。例如,需要配线层 24a 与透明导电膜不重叠的图案化设计或使第 2 无机绝缘膜 25b 等介于它们之间的设计。

[0123] 在相对基板 30 中,在基板主体 31 上层叠形成有彩色滤光片层 32a、黑矩阵 33、保护层 37 以及取向膜 35。具体地,保护层 37 例如包括透明丙烯酸树脂,以覆盖彩色滤光片层 32a 和黑矩阵 33 的方式设置于基板整个面。

[0124] 槽 36 设置于除去了设置在边框区域 F 的保护层 37 的部位。此外,槽 36 是在使保护层 37 感光后进行显影处理而形成的,或者,在保护层 37 不具有感光性的情况下,是在涂布抗蚀材料后进行显影处理,然后进行蚀刻来除去保护层 37 而形成的。

[0125] 其它构成与实施方式 1 同样或者遵循一般公知的 IPS 液晶显示器的构成。

[0126] 在上述构成的液晶显示装置 10 中,对阵列基板 20 上的各像素电极 26a 与共用电极 29 之间的液晶层 50 按每个像素施加规定的电压,利用在横方向产生的边缘电场,使液晶层 50 的取向状态变化。由此,调整透射过显示面板内的光的透射率,进行所希望的图像的显示。

[0127] 上述构成的液晶显示装置 10 能够以现有的 IPS 液晶显示装置的制造方法为基础,按照实施方式 1 的制作方法来制造。

[0128] 在上述构成的液晶显示装置 10 中,在密封区域 SL 的内侧设置有源极驱动器区域 SD、栅极驱动器区域 GD,因此,能够将设置于源极驱动器区域 SD、栅极驱动器区域 GD 的电路设置在阵列基板 20 与相对基板 30 之间的密封空间内。在密封区域 SL 中形成有多个槽 28,利用槽 28 将有机绝缘膜分割为内侧和外侧,因此,能抑制存在于密封空间外部的水分、氧等沿着有机绝缘膜到达密封空间的内部,对像素区域的电路以及设置于源极驱动器区域 SD、栅极驱动器区域 GD 的电路,均能够抑制因水分、氧而导致的劣化。

[0129] 另外,在上述构成的液晶显示装置 10 中,在相对基板 30 侧未设置共用电极,因此,在没有取向膜 35 的区域中,基板主体 31 露出到表面。因此,密封材料 40 直接与作为玻璃基板的基板主体 31 粘接,在相对基板 30 与密封材料 40 之间能得到更高的紧贴性。

[0130] 其它构成、效果如实施方式 1 所述。

[0131] (变形例 6)

[0132] 在实施方式 3 中,说明了液晶显示装置 10 的 FFS 液晶显示器具备顶栅结构的 TFT,但也可以如作为变形例 6 的图 17 所示,FFS 液晶显示器具备底栅结构的 TFT。

[0133] 在该情况下,在阵列基板 20 中,如图 17 所示,在基板主体 21 上层叠形成包含栅极电极 22 的第 1 导电膜、栅极绝缘膜 23、半导体膜 21C、包含配线层 24a 和源极 / 漏极电极 24b 的第 2 导电膜、第 1 无机绝缘膜 23B、有机绝缘膜 25a、作为共用电极 29 设置的第 1 透明导电膜、第 2 无机绝缘膜 25b、包含像素电极 26a 的第 2 透明导电膜和取向膜 27。第 1 无机绝缘膜 23B、第 2 无机绝缘膜 25b 例如是由氮化硅 (SiNx) 等无机绝缘材料形成的。另外,有机绝缘膜 25a 例如是由丙烯酸树脂等有机绝缘材料形成的。此外,栅极电极 22、半导体膜 21C、源极 / 漏极电极 24b 构成了底栅结构的 TFT。此外,作为半导体膜 21C,例如能使用非晶硅 (a-Si) 膜、氧化物半导体膜 (例如,In-Ga-Zn 类氧化物 (IGZO) 膜) 等。此外,作为 TFT,如图 17 所示,存在用于像素驱动的 TFT 和栅极驱动器区域的电路内的 TFT。设置在栅极驱动器区域 GD 的电路内的 TFT 可以如图 17 那样以与槽 28 重叠的方式设置,也可以以与槽 28 不重叠的方式设置,两种方式均可。

[0134] 槽 28 形成于除去了有机绝缘膜 25a 的部位。在槽 28 中以覆盖其表面的方式设置有第 2 无机绝缘膜 25b。在用感光性的丙烯酸树脂形成有机绝缘膜 25a 的情况下,在使感光性丙烯酸树脂感光后进行显影处理,从而形成槽 28。或者,在用不具有感光性的丙烯酸树脂形成有机绝缘膜 25a 的情况下,在对有机绝缘膜 25a 涂布抗蚀剂后进行显影处理,进行蚀刻来除去有机绝缘膜 25a,然后,在对有机绝缘膜 25a 涂布抗蚀剂后进行显影处理,进行蚀刻来除去有机绝缘膜 25a,从而形成槽 28。

[0135] 相对基板 30、其它构成以实施方式 3 为准。

[0136] 在上述构成的液晶显示装置 10 中,对阵列基板 20 上的各像素电极 26a 与共用电极 29 之间的液晶层 50 按每个像素施加规定的电压,利用在横方向产生的边缘电场,使液晶层 50 的取向状态变化。由此,调整透射过显示面板内的光的透射率,进行所希望的图像的显示。

[0137] 工业上的可利用性

[0138] 本发明对液晶显示装置是有用的。特别是,关于用于控制显示面板的边框区域中的取向膜的涂布区域的结构是有用的。

[0139] 附图标记说明

- [0140] 10 液晶显示装置
- [0141] 20 阵列基板
- [0142] 21 基板主体
- [0143] 22a 配线 (第 1 配线)
- [0144] 23 栅极绝缘膜 (第 1 绝缘膜)
- [0145] 24a 阻挡层 (第 2 配线)
- [0146] 25 层间绝缘膜 (第 2 绝缘膜)
- [0147] 26b 透明导电膜
- [0148] 27 取向膜
- [0149] 28 槽
- [0150] 30 相对基板

-
- [0151] 32a 彩色滤光片层
 - [0152] 32b 彩色滤光片层
 - [0153] 34 共用电极
 - [0154] 35 取向膜
 - [0155] 36 槽
 - [0156] 37 保护涂层
 - [0157] 40 密封材料
 - [0158] 50 液晶层

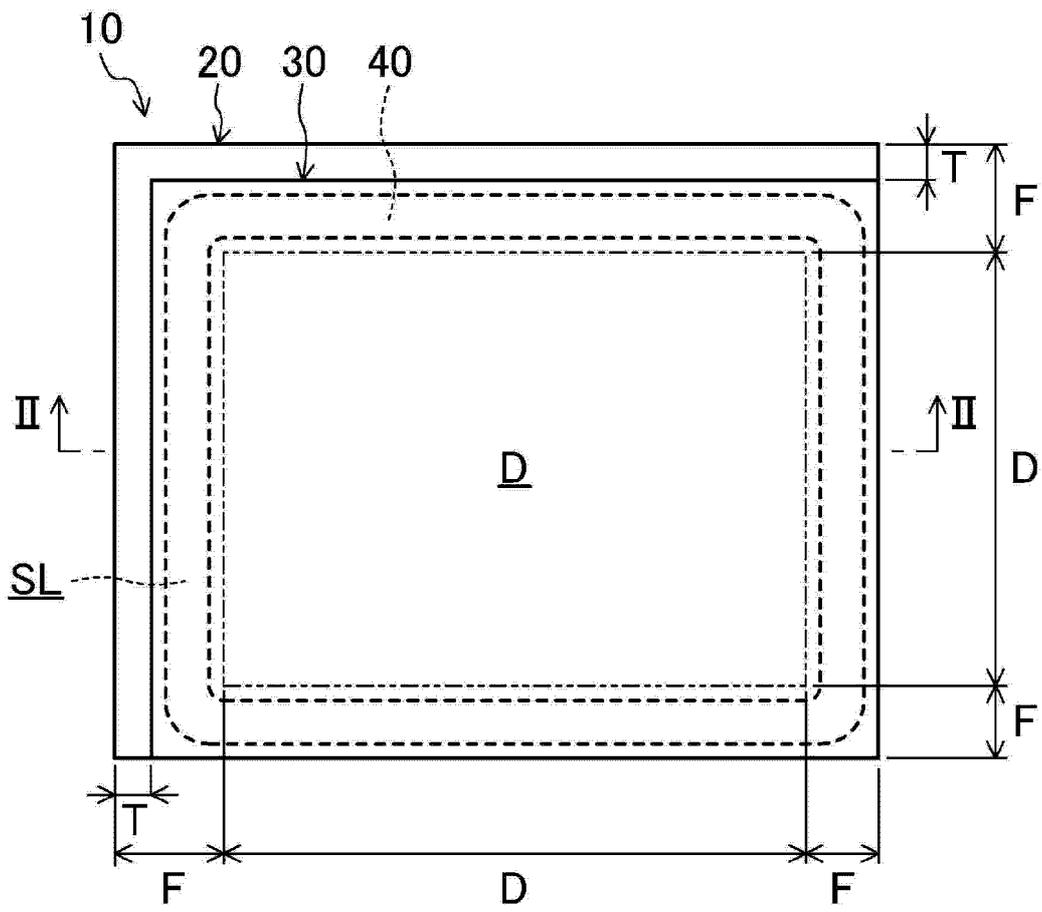


图 1

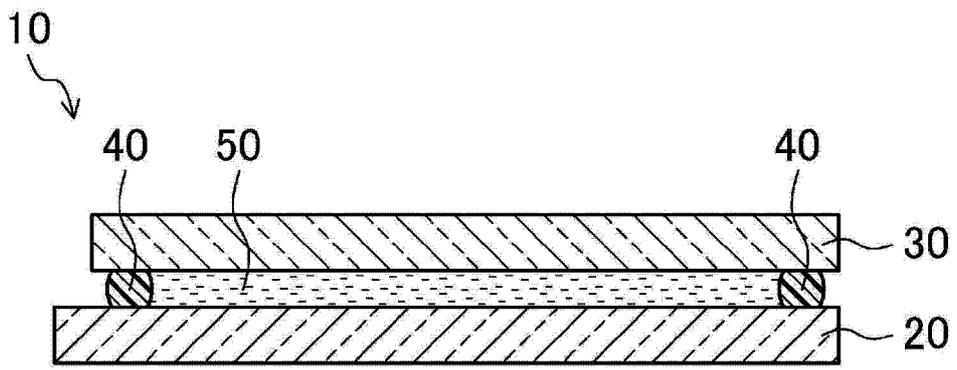


图 2

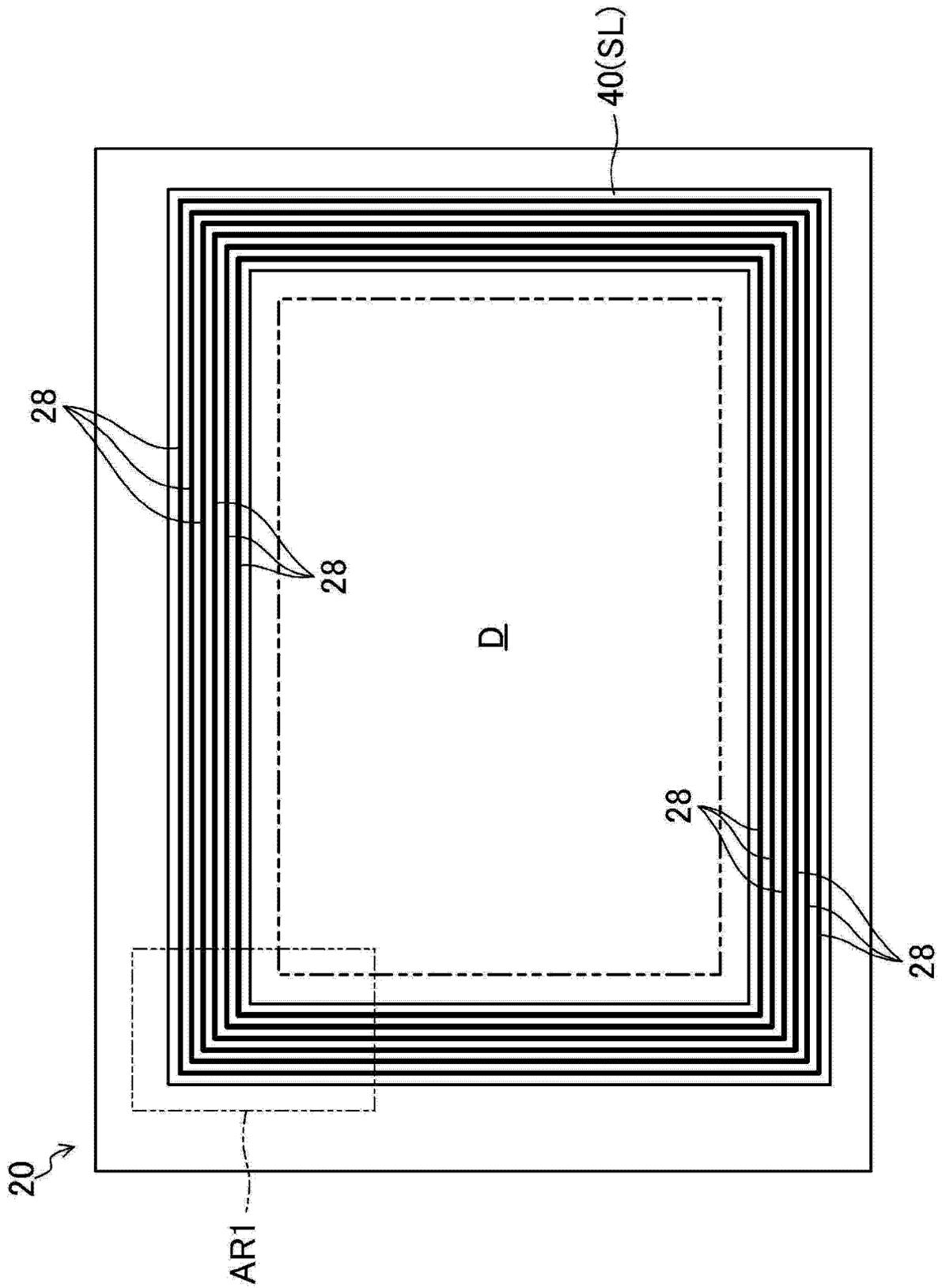


图 3

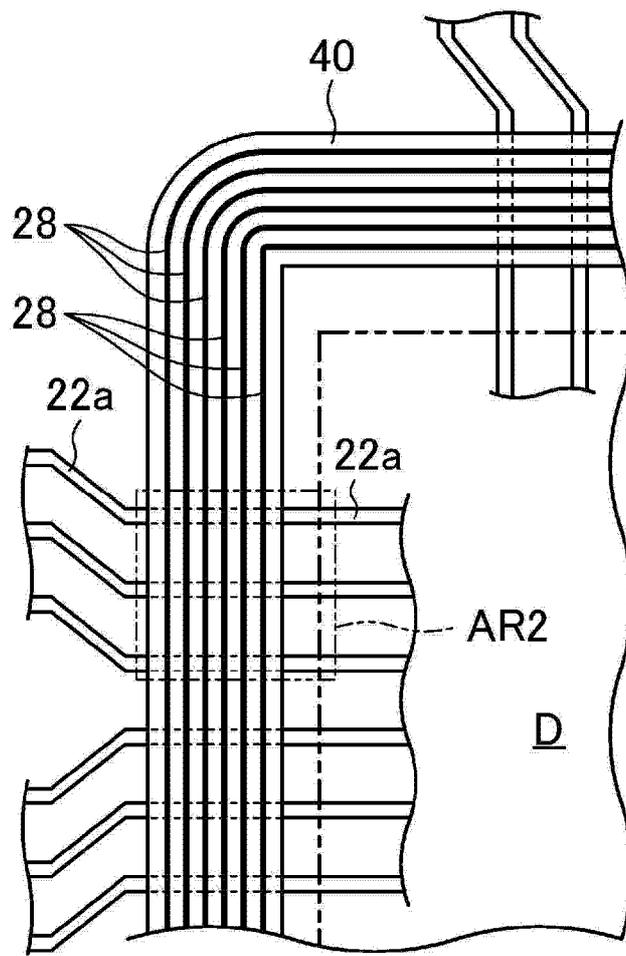


图 4

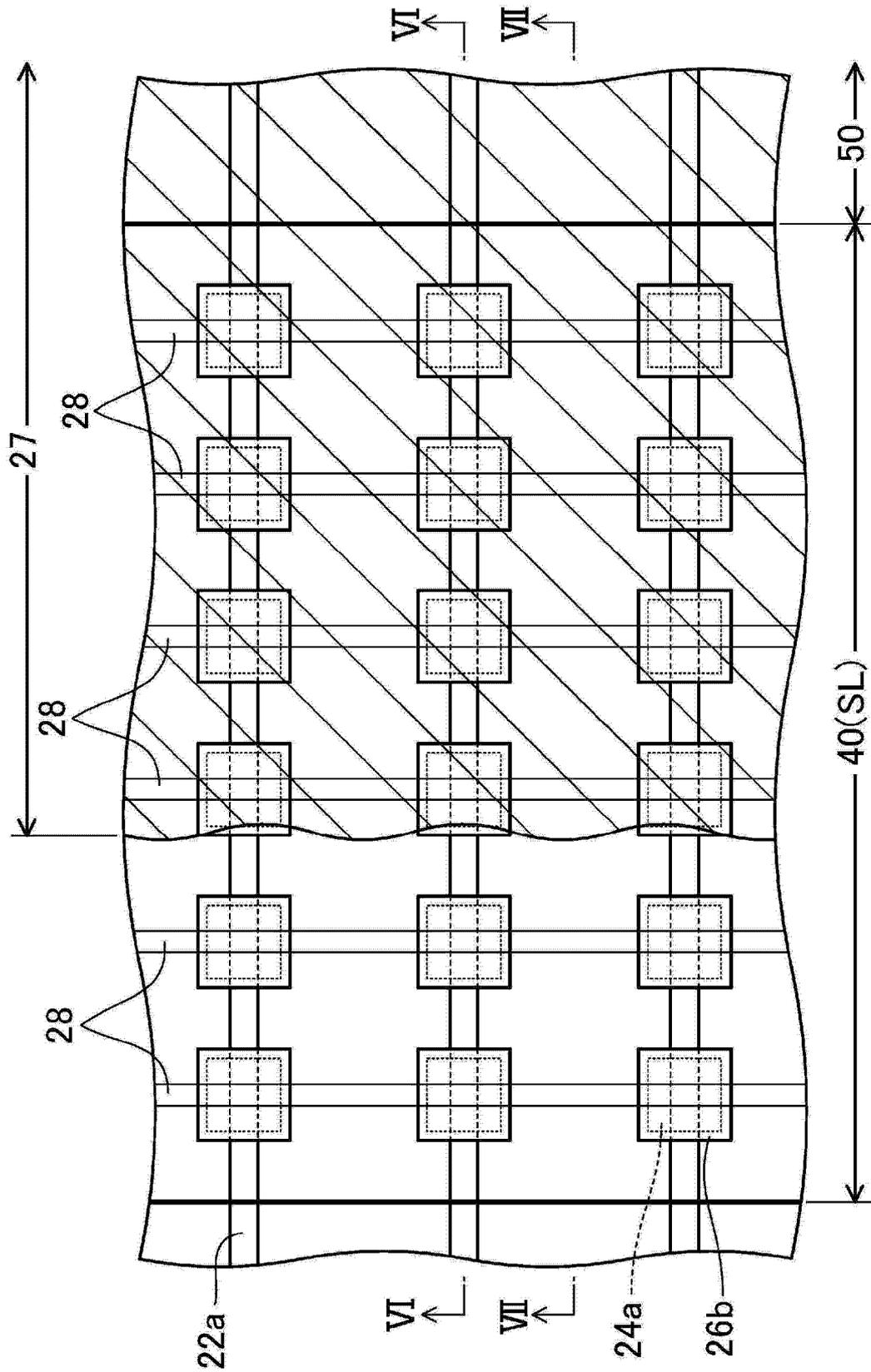


图 5

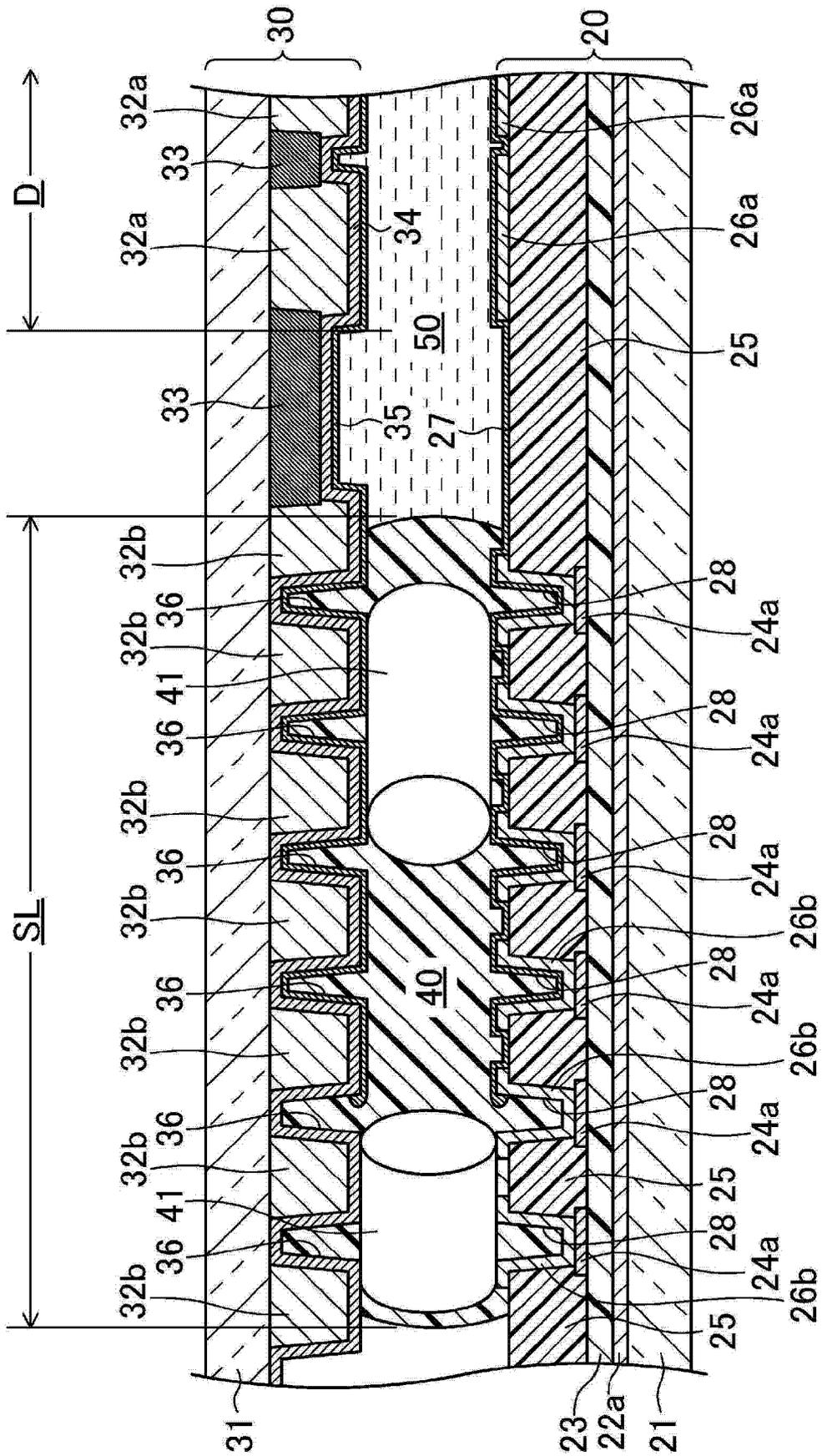


图 6

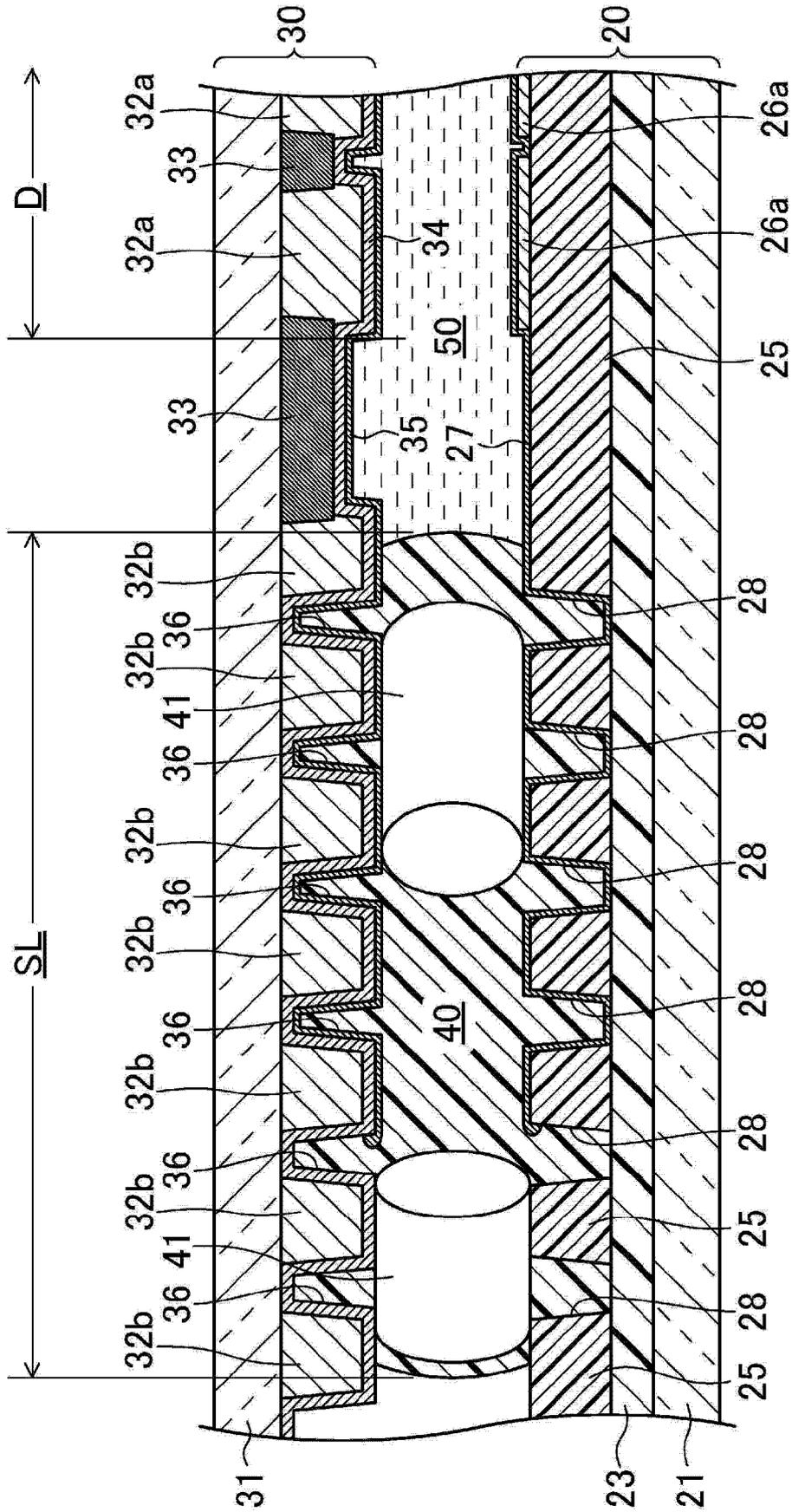


图 7

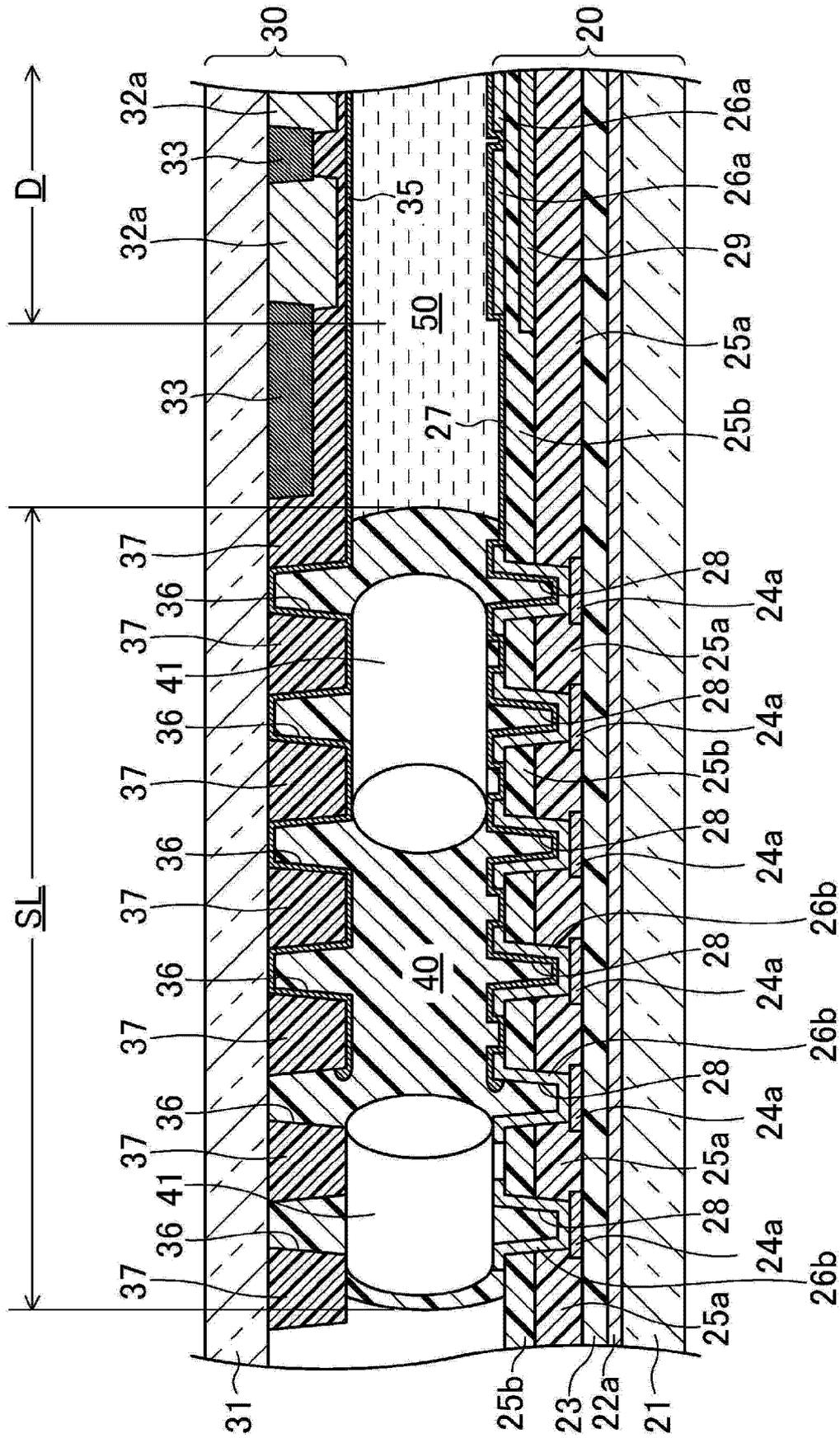


图 8

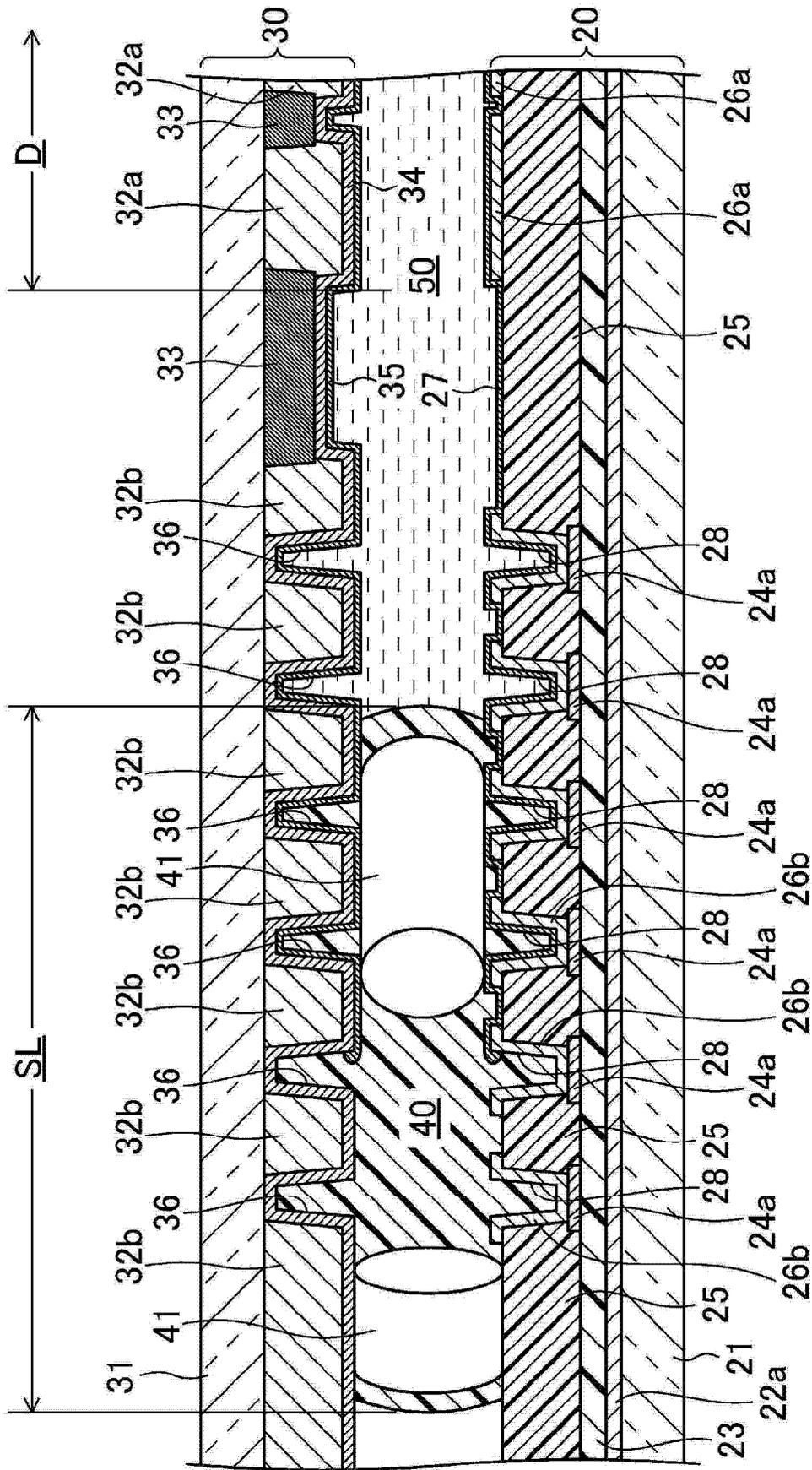


图 10

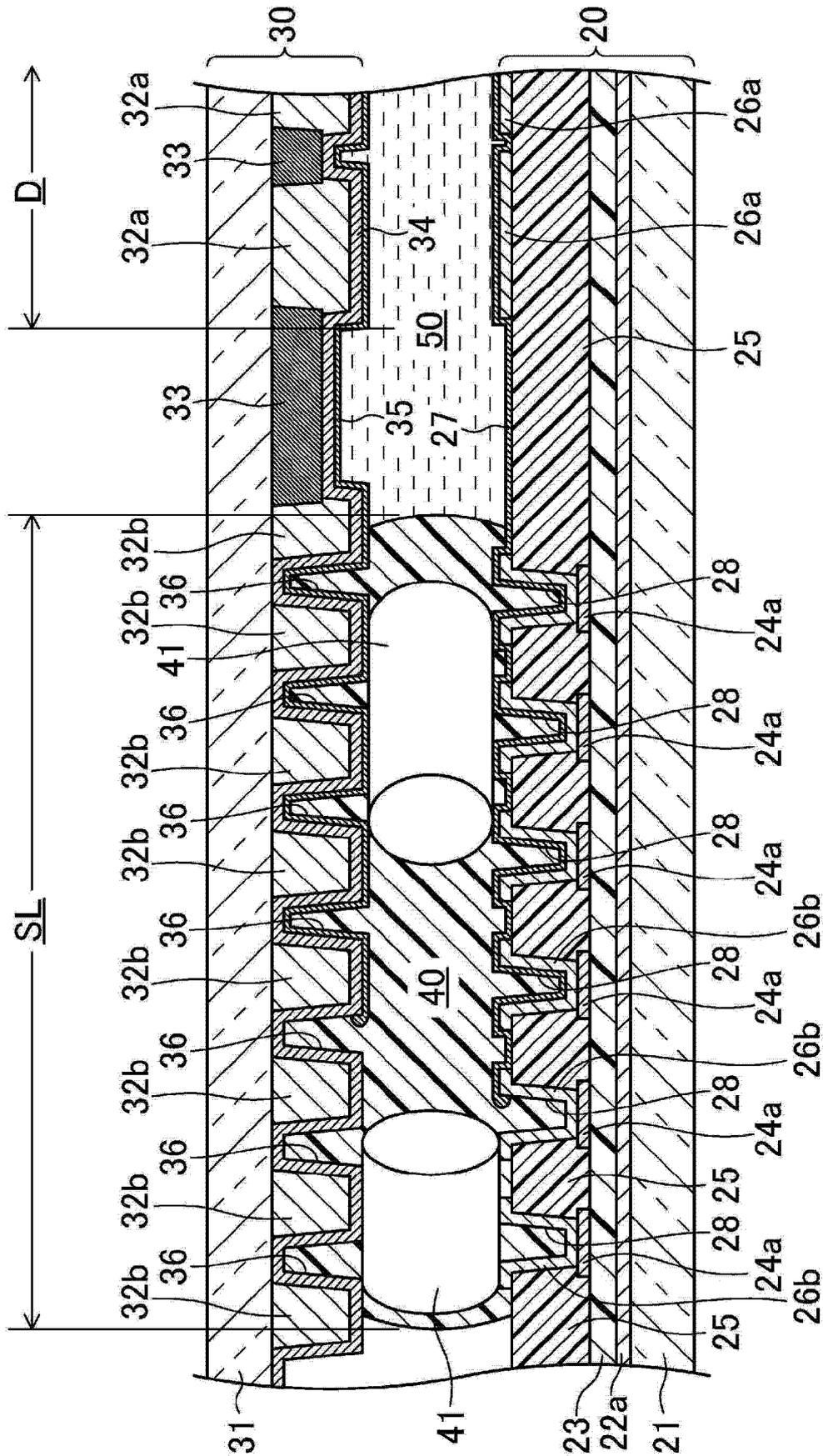


图 11

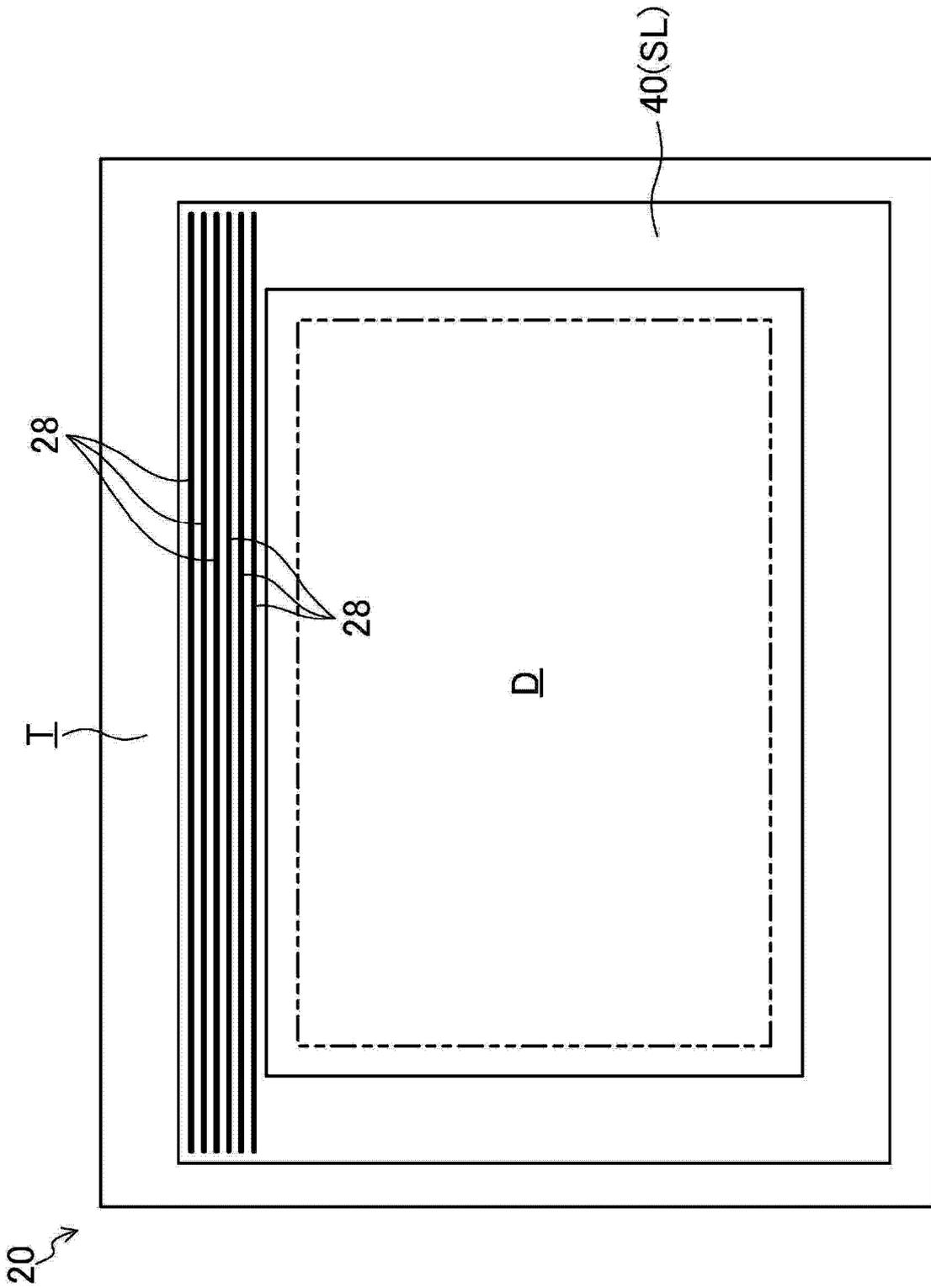


图 12

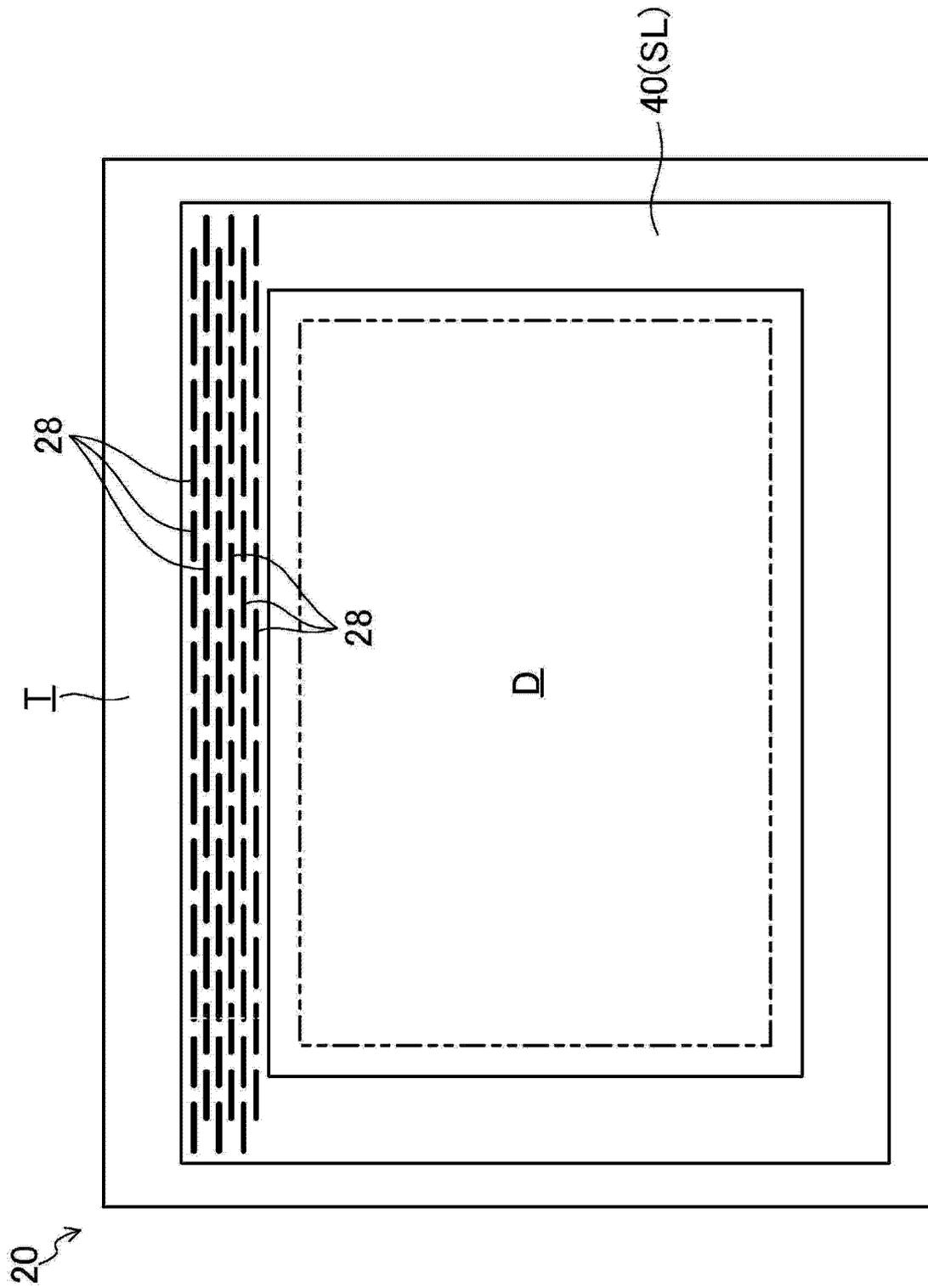


图 13

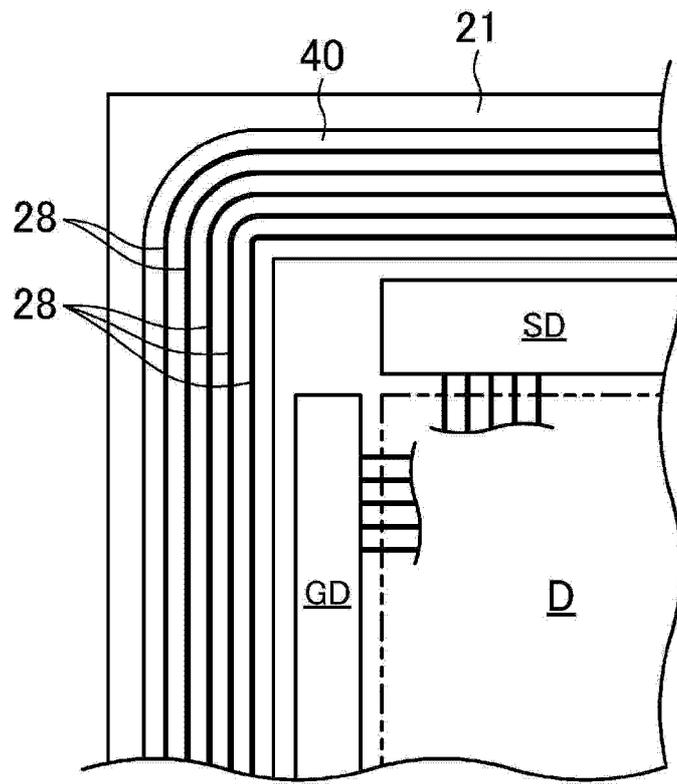


图 15

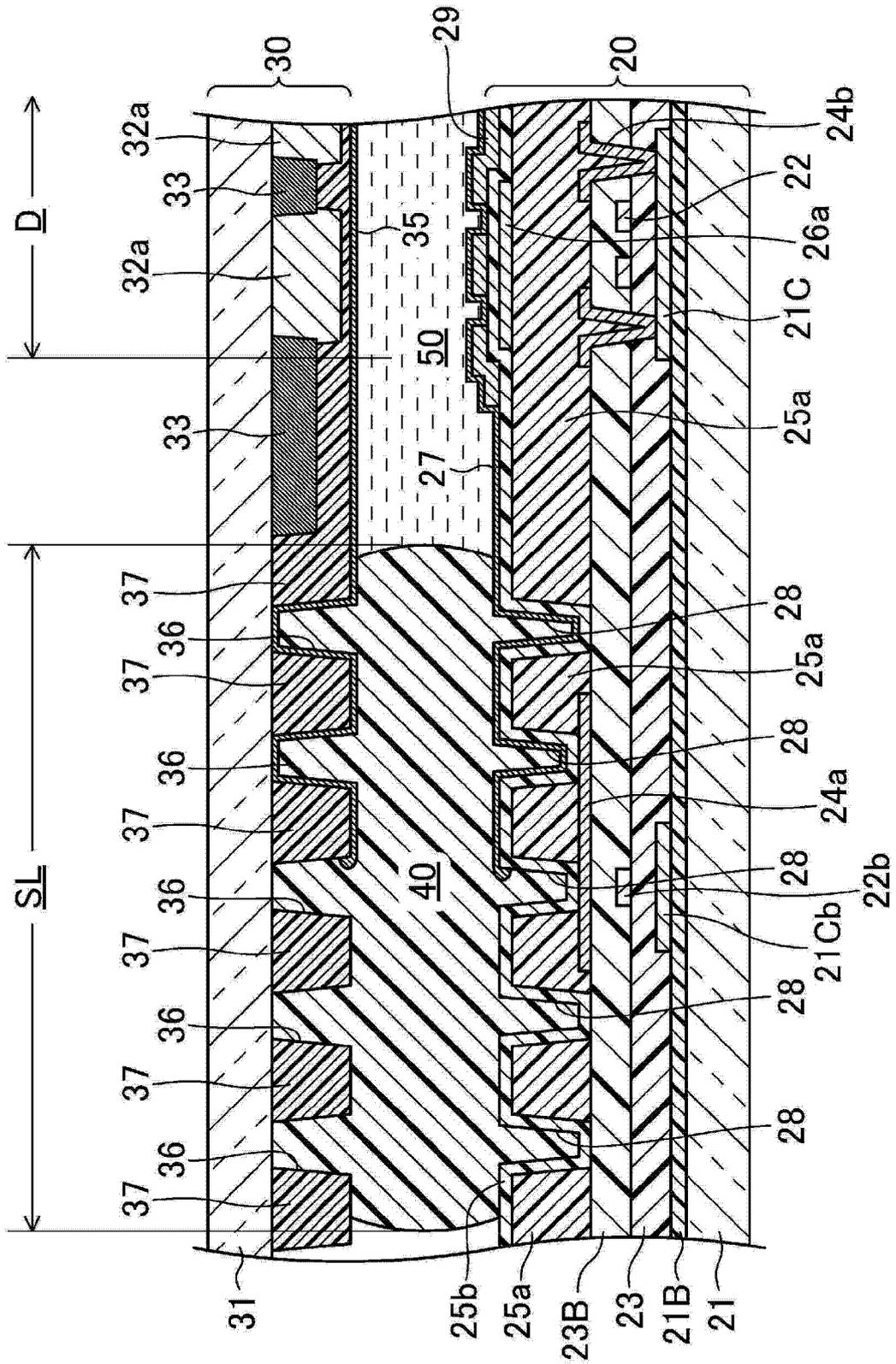


图 16

专利名称(译)	液晶显示装置		
公开(公告)号	CN104335111A	公开(公告)日	2015-02-04
申请号	CN201380026212.0	申请日	2013-04-22
[标]申请(专利权)人(译)	夏普株式会社		
申请(专利权)人(译)	夏普株式会社		
当前申请(专利权)人(译)	夏普株式会社		
[标]发明人	森胁弘幸		
发明人	森胁弘幸		
IPC分类号	G02F1/1337 G02F1/1339		
CPC分类号	G02F2001/133388 G02F1/1337 G02F1/1339 G02F1/133305 G02F1/133345 G02F1/133514 G02F1/133723 G02F1/1345		
优先权	2012119588 2012-05-25 JP		
其他公开文献	CN104335111B		
外部链接	Espacenet	SIPO	

摘要(译)

在阵列基板(20)的液晶层(50)侧表面, 形成有沿着密封材料延伸的多个槽(28), 上述多个槽(28)在密封材料的宽度方向相互分隔开。并且, 取向膜(27)填充于形成在密封材料的比宽度方向中途部靠近显示区域(D)的一侧的多个槽中的一部分或者全部, 密封材料与取向膜接触, 且在密封材料的比宽度方向中途部远离显示区域的一侧, 密封材料与阵列基板不隔着取向膜而直接接触。

