



(12)发明专利

(10)授权公告号 CN 104062792 B

(45)授权公告日 2017.06.30

(21)申请号 201410317749.9

审查员 谭欣

(22)申请日 2014.07.04

(65)同一申请的已公布的文献号

申请公布号 CN 104062792 A

(43)申请公布日 2014.09.24

(73)专利权人 深圳市华星光电技术有限公司

地址 518132 广东省深圳市光明新区塘明
大道9-2号

(72)发明人 姚晓慧 陈彩琴

(74)专利代理机构 北京聿宏知识产权代理有限公司 11372

代理人 朱绘 张文娟

(51)Int.Cl.

G02F 1/133(2006.01)

G09G 3/36(2006.01)

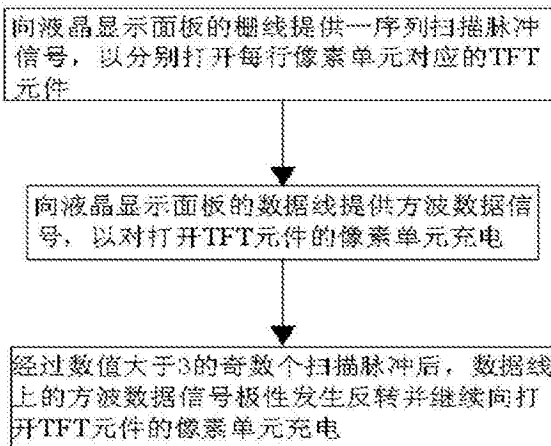
权利要求书1页 说明书5页 附图4页

(54)发明名称

一种用于驱动HSD液晶显示面板的方法及装置

(57)摘要

本发明公开了一种用于驱动HSD液晶显示面板的方法,包括以下步骤:向所述液晶显示面板的栅线提供一序列扫描脉冲信号,以分别打开每行像素单元对应的TFT元件,向所述液晶显示面板的数据线提供方波数据信号,以在所述TFT元件打开时,通过所述方波数据信号向与所述TFT元件的漏极连接的像素单元充电,其中,所述方波数据信号的极性每经过 $2n+1$ 个扫描脉冲反转一次,其中 n 为大于或等于1的整数;对应本方法的一种装置包括液晶显示单元、扫描驱动单元、数据信号驱动单元和时序控制单元。本方法使得数据线两侧的亮暗不同的像素单元交错位于该数据线的两侧,空间上亮暗不均的像素单元交错排列,改善了面板上垂直亮暗线的显示缺陷。



1. 一种用于驱动HSD液晶显示面板的方法,其特征在于,包括以下步骤:

向所述液晶显示面板的栅线提供一序列扫描脉冲信号,以分别打开每行像素单元对应的TFT元件;

向所述液晶显示面板的数据线提供方波数据信号,以在所述TFT元件打开时,通过所述方波数据信号向与所述TFT元件的漏极连接的像素单元充电,其中,所述方波数据信号的极性每经过 $2n+1$ 个扫描脉冲反转一次,其中 n 为大于或等于1的整数,以消除显示面板上的垂直亮暗线,

其中,通过时序控制单元提供的第一极性反转信号来控制所述方波数据信号的极性在经过3个扫描脉冲后反转一次。

2. 如权利要求1所述的用于驱动HSD液晶显示面板的方法,其特征在于,

奇数序号的栅线对应控制偶数列像素单元的TFT元件的导通,偶数序号的栅线对应控制奇数列像素单元的TFT元件的导通。

3. 如权利要求1所述的用于驱动HSD液晶显示面板的方法,其特征在于,

通过时序控制单元提供的第二极性反转信号,使得奇数列像素与偶数列像素分别对应的数据线上的方波数据信号的极性在同一时刻上是相反的。

4. 一种HSD液晶显示装置,包括:

液晶显示单元,包括若干对栅线和若干条数据线,其中,在相邻的栅线对和相邻的数据线包围的空间内设置两个像素单元,所述数据线分别与相邻的两列像素单元上的TFT元件的源极连接;

扫描信号驱动单元,其用于向所述栅线提供一序列扫描脉冲信号,以分别打开每行像素单元对应的TFT元件;

数据信号驱动单元,其用于向所述数据线提供方波数据信号,以在所述TFT元件打开时,通过所述方波数据信号向与所述TFT元件的漏极连接的像素单元充电,其中,所述方波数据信号的极性每经过 $2n+1$ 个扫描脉冲反转一次, n 为大于或等于1的整数,以消除显示面板上的垂直亮暗线,

其中,所述装置还包括时序控制单元,其用以向所述数据信号驱动单元提供第一极性反转信号,使得所述方波数据信号的极性每经过三个扫描周期后反转一次。

5. 如权利要求4所述的液晶显示装置,其特征在于,

通过时序控制单元提供的第二极性反转信号,使得奇数列像素与偶数列像素分别对应的数据线上的方波数据信号的极性在同一时刻上是相反的。

6. 如权利要求4所述的液晶显示装置,其特征在于,所述装置的栅线设置成,奇数序号的栅线对应控制偶数列像素的TFT元件的导通,偶数序号的栅线对应控制奇数列像素的TFT元件的导通。

一种用于驱动HSD液晶显示面板的方法及装置

技术领域

[0001] 本发明涉及液晶显示技术领域,具体地说,涉及一种改善HSD结构液晶显示面板显示效果的驱动方法及其装置。

背景技术

[0002] HSD像素阵列通过左右相邻的像素单元共用一条数据线,使得数据线的数目相对于传统液晶驱动像素阵列的数据线数目减半。同一行的相邻像素单元连接不同的扫描线,上下相邻的像素单元连接不同的扫描线,这就使得扫描线的数目相对于传统驱动像素阵列的扫描线数目加倍。一条扫描线上连接的像素单元数减少,分配到扫描线上的扫描脉冲时间减少,使得像素单元的充电时间减少,由信号延迟效应导致的像素单元充电差异就会明显。例如,在HSD结构的液晶显示面板中,由于数据线两侧的像素单元驱动顺序不同,数据线延迟会造成同一行数据线两侧的像素单元的充电差异,从而产生垂直亮暗线的显示缺陷。

[0003] 基于上述情况,需要一种消除HSD液晶显示面板垂直亮暗线显示缺陷的方法。

发明内容

[0004] 为解决上述问题,本发明提供了一种改善HSD液晶显示面板垂直亮暗线显示缺陷的方法。

[0005] 根据本发明的一个方面,提供了一种用于驱动HSD液晶显示面板的方法,包括以下步骤:

[0006] 向所述液晶显示面板的栅线提供一序列扫描脉冲信号,以分别打开每行像素单元对应的TFT元件;

[0007] 向所述液晶显示面板的数据线提供方波数据信号,以在所述TFT元件打开时,通过所述方波数据信号向与所述TFT元件的漏极连接的像素单元充电,其中,所述方波数据信号的极性每经过 $2n+1$ 个扫描脉冲反转一次,其中 n 为大于或等于1的整数。

[0008] 根据本发明的一个实施例,通过时序控制单元提供的第一极性反转信号来控制所述方波数据信号的极性在经过3个扫描脉冲后反转一次。

[0009] 根据本发明的一个实施例,奇数序号的栅线对应控制偶数列像素单元的TFT元件的导通,偶数序号的栅线对应控制奇数列像素单元的TFT元件的导通。

[0010] 根据本发明的一个实施例,通过时序控制单元提供的第二极性反转信号,使得奇数列像素与偶数列像素分别对应的数据线上的方波数据信号的极性在同一时刻上是相反的。

[0011] 根据本发明的另一个方面,还提供了一种HSD液晶显示装置,包括:

[0012] 液晶显示单元,包括若干对栅线和若干条数据线,其中,在相邻的栅线对和相邻的数据线包围的空间内设置两个像素单元,所述数据线分别与相邻的两列像素单元上的TFT元件的源极连接;

[0013] 扫描信号驱动单元,其用于向所述栅线提供一序列扫描脉冲信号,以分别打开每

行像素单元对应的TFT元件；

[0014] 数据信号驱动单元,其用于向所述数据线提供方波数据信号,以在所述TFT元件打开时,通过所述方波数据信号向与所述TFT元件的漏极连接的像素单元充电,其中,所述方波数据信号的极性每经过 $2n+1$ 个扫描脉冲反转一次, n 为大于或等于1的整数。

[0015] 根据本发明的一个实施例,所述装置还包括时序控制单元,其用以向所述数据信号驱动单元提供第一极性反转信号,使得所述方波数据信号的极性每经过三个扫描周期后反转一次。

[0016] 根据本发明的一个实施例,通过时序控制单元提供的第二极性反转信号,使得奇数列像素与偶数列像素分别对应的数据线上的方波数据信号的极性在同一时刻上是相反的。

[0017] 根据本发明的一个实施例,所述装置的栅线设置成,奇数序号的栅线对应控制偶数列像素的TFT元件的导通,偶数序号的栅线对应控制奇数列像素的TFT元件的导通。

[0018] 本发明带来了以下有益效果:

[0019] 本发明通过设定方波数据信号的极性每经过 $2n+1$ 个扫描脉冲反转一次,其中 n 为大于或等于1的整数,即方波数据信号的极性每经过奇数个扫描脉冲反转一次,使得数据线两侧的亮暗不同的像素单元交错位于该数据线的两侧,空间上亮暗不均的像素单元交错排列,改善了面板上垂直亮暗线的显示缺陷。

[0020] 本发明的其它特征和优点将在随后的说明书中阐述,并且,部分地从说明书中变得显而易见,或者通过实施本发明而了解。本发明的目的和其他优点可通过在说明书、权利要求书以及附图中所特别指出的结构来实现和获得。

附图说明

[0021] 为了更清楚地说明本发明实施例或现有技术中的技术方案,下面将对实施例或现有技术描述中所需要的附图做简单的介绍:

[0022] 图1是方波数据信号的极性经2个扫描周期进行反转的液晶面板显示图;

[0023] 图2是对应图1的实际方波数据信号波形及对应扫描脉冲的极性反转关系图;

[0024] 图3是对应图1的亮暗显示效果图;

[0025] 图4是本发明的方法流程图;

[0026] 图5是本发明对应选取方波数据信号的极性经3个扫描周期进行反转的实际方波数据信号波形及对应扫描脉冲的极性反转关系图;

[0027] 图6是对应图4的方波数据信号的极性经3个扫描周期进行反转的液晶面板显示图;

[0028] 图7是对应图5的亮暗显示效果图;

[0029] 图8是本方法对应的HSD液晶显示装置结构图。

具体实施方式

[0030] 以下将结合附图及实施例来详细说明本发明的实施方式,借此对本发明如何应用技术手段来解决技术问题,并达成技术效果的实现过程能充分理解并据以实施。需要说明的是,只要不构成冲突,本发明中的各个实施例以及各实施例中的各个特征可以相互结合,

所形成的技术方案均在本发明的保护范围之内。

[0031] 在以下说明中,出于解释的目的而阐述了许多具体细节,以提供对本发明实施例的彻底理解。然而,对本领域的技术人员来说显而易见的是,本发明可以不用这里的具体细节或者所描述的特定方式来实施。

[0032] 另外,在附图的流程图示出的步骤可以在诸如一组计算机可执行指令的计算机系统中执行,并且,虽然在流程图中示出了逻辑顺序,但是在某些情况下,可以以不同于此处的顺序执行所示出或描述的步骤。

[0033] 在TFT-LCD显示面板中,通过扫描驱动单元控制栅线和数据驱动单元控制数据线来对面板中的像素单元进行控制。为更好的说明本发明的改进之处,以方波数据信号经过2个扫描脉冲反转一次为例来对TFT-LCD显示面板垂直亮暗线的产生原理进行说明。

[0034] 如图1所示为HSD结构的TFT-LCD显示面板的像素阵列示意图,以G标注的行为扫描线,以D标注的列为数据线。扫描线与数据线包围区域为像素区。图中的像素单元以 P_{xy} 表示,其中x代表第x行,y代表第y列。在同一行的像素单元中,扫描脉冲的驱动顺序为先驱动数据线一侧的偶数列像素单元,后驱动数据线另一侧的奇数列像素单元。数据线上方波数据信号的极性反转结果如图1中的+、-标注。

[0035] 由于数据线的信号延迟效应,数据线上的方波数据信号发生极性反转时,数据信号需要经过一个变化过程才能达到稳定值。以图1中的数据线D2为例,D2上两侧的像素单元P12,P13,P22,P23依次被驱动。实际方波数据信号波形及对应扫描脉冲的极性反转关系如图2所示。其中POL为极性反转控制信号,用以控制方波数据信号极性发生反转。

[0036] 如图2所示,当G1扫描脉冲到来时,D2上的方波数据信号电压未达到指定电压,使得该G1扫描脉冲内D2对应的偶数列像素单元P12充电不足。在G2扫描脉冲到来时,D2上的方波数据信号电压达到指定电压,使得在G2扫描脉冲内D2对应的奇数列像素单元P13充电完全。这就会导致像素单元P12比像素单元P13亮度低。

[0037] 之后,D2上的方波数据信号极性发生反转,扫描线驱动顺序不变。当G3扫描脉冲到来时,D2上的方波数据信号电压未达到指定电压,使得在G3的扫描脉冲内D2对应的偶数列像素单元P22充电不足。在G4扫描脉冲到来时,D2上的方波数据信号电压达到指定电压,使得在G4扫描脉冲内D2对应的奇数列像素单元P23充电完全。这就会导致像素单元P22比像素单元P23亮度低。

[0038] 因此,从整体来看,偶数列像素单元P12和P22比奇数列的像素单元P13和P23的亮度低。对应D2两侧的偶数列和奇数列的其他像素单元,扫描线驱动顺序不变的情况下,偶数列像素单元均有充电不足现象,使得偶数列和奇数列整体看起来就是垂直暗亮线显示。对应其他的数据线也有相同的显示缺陷,如图3所示,使得整个液晶面板看起来为垂直亮暗线交替出现的画面。

[0039] 为改善以上驱动方法产生的垂直暗亮线显示缺陷,本发明提供一种改善的HSD液晶面板驱动方法。

[0040] 本方法的步骤如图4所示,首先由扫描驱动单元向液晶显示面板的栅线提供一序列扫描脉冲信号,用以分别打开每行像素单元对应的TFT元件。再由数据驱动单元向液晶显示面板的数据线提供方波数据信号,在TFT元件打开时,方波数据信号向与该TFT元件的漏极连接的像素单元充电。由时序控制单元提供第一极性反转信号控制方波数据信号的极性

经过 $2n+1$ 个扫描脉冲后反转一次,其中设定 n 为大于或等于1的整数。时序控制单元还提供第二极性反转信号,使得奇数列像素与偶数列像素分别对应的数据线上的方波数据信号的极性在同一时刻上是相反的。同时设定奇数序号的栅线对应控制偶数列像素单元的TFT元件的导通,偶数序号的栅线对应控制奇数列像素单元的TFT元件的导通。

[0041] 在本方法的一个实施例中,选择 $n=1$,即方波数据信号的极性经过3个扫描脉冲后反转一次为例来说明。方波数据信号波形及对应扫描脉冲的极性反转关系如图5所示。

[0042] 如图6所示,以数据线D2为例,扫描脉冲依次打开向D2两侧的像素单元进行充电,D2上两侧的像素单元P12,P13,P22,P23,P32,P33依次被驱动。数据线上方波数据信号的极性反转结果如6图中的+、-标注。

[0043] 再次如图5所示,当G1扫描脉冲到来时,D2上的电压信号未达到指定电压,使得在G1的扫描周期内D2对应的偶数列像素单元P12充电不足。在G3扫描脉冲到来时,D2上的电压信号达到指定电压,G3扫描周期内D2对应的偶数列像素单元P22充电完全。处于G1与G3中间的G2扫描脉冲到来时,D2上的电压值介于G1、G3扫描脉冲对应的数据信号电压之间,因此G2扫描周期内D2对应的奇数列像素单元P13的充电程度介于P12、P22的中间。这就使得D2数据线两侧像素单元的亮度关系为 $P12 < P13 < P22$ 。

[0044] 之后,由时序控制单元发出第一极性反转信号使得D2的数据信号极性发生反转,扫描脉冲的驱动顺序不变。当G4扫描脉冲到来时,D2上的电压信号未达到指定电压,使得在G4的扫描周期内D2对应的奇数列像素单元P23充电不足。在G6扫描周期到来时,D2上的电压信号达到指定电压,G6扫描周期内D2对应的奇数列像素单元P33充电完全。处于G4、G6中间的G5扫描周期到来时,D2上的电压信号电压介于G4、G6对应电压的中间状态,G5扫描周期内D2对应的偶数列像素单元P32充电程度介于P23、P33的中间。这就使得像素的亮度关系为 $P23 < P32 < P33$ 。

[0045] 这就使得亮度不同的像素单元交错位于D2数据线两侧的奇数列和偶数列,同理,其他数据线两侧的亮暗不同的像素单元也交错位于该数据线的两侧,使得空间上亮暗不均的像素单元交错排列,改善了面板上垂直亮暗线的显示缺陷。面板上像素单元的亮暗关系如图7所示,其中中亮表示亮度处于暗、明的中间状态。

[0046] 实现以上所述改善垂直亮暗线显示缺陷的一种HSD液晶显示装置,如图8所示,包括以下组成部分。

[0047] 液晶显示单元,该液晶显示单元包括若干对栅线和若干条数据线。在相邻的栅线对和相邻的数据线包围的空间区域内设置两个像素单元。数据线分别与相邻的两列像素单元上的TFT元件的源极连接。奇数序号的栅线设置成控制对应液晶显示面板上偶数列像素单元的TFT元件的导通,偶数序号的栅线设置成控制对应奇数列像素单元的TFT元件的导通。

[0048] 扫描信号驱动单元,该单元用于向栅线提供一序列扫描脉冲信号用以分别打开每行像素单元对应的TFT元件。

[0049] 数据信号驱动单元,该单元用于向数据线提供方波数据信号。在TFT元件打开时,方波数据信号向与TFT元件的漏极连接的像素单元充电。其中,方波数据信号的极性每经过 $2n+1$ 个扫描脉冲反转一次, n 为大于或等于1的整数,即方波数据信号的极性每经过奇数个扫描脉冲后反转一次。

[0050] 上述反转的动作可通过一种极性反转信号来特别地控制。在这种情况下,该HSD液晶显示装置还可包括时序控制单元。该时序控制单元用于向扫描驱动单元和数据驱动单元提供时序控制信号。在提供的时序控制信号中包括两种极性反转信号。其中,第一极性反转信号用于控制数据线上的方波数据信号的极性每经过三个扫描周期后反转一次,第二极性反转信号用于控制液晶面板上奇数列像素单元与偶数列像素单元分别对应的数据线上的方波数据信号的极性在同一时刻上是相反的。这里需要说明的是,提供的第一极性反转信号当然不限定每经过三个扫描周期进行反转。事实上,如前所述,该时序控制单元可每经过 $2n+1$ 个扫描脉冲向数据驱动单元发出极性反转控制信号, n 为大于或等于1的整数,使得方波数据信号的极性每经过奇数个扫描脉冲后反转一次,这样便消除了例如垂直亮暗线的显示缺陷。这里,为保证驱动显示效果, n 的取值不宜过大,否则会导致类似直流驱动时所产生的问题。

[0051] 应该理解的是,本发明所公开的实施例不限于这里所公开的特定结构、处理步骤或材料,而应当延伸到相关领域的普通技术人员所理解的这些特征的等同替代。还应当理解的是,在此使用的术语仅用于描述特定实施例的目的,而并不意味着限制。

[0052] 说明书中提到的“一个实施例”或“实施例”意指结合实施例描述的特定特征、结构或特性包括在本发明的至少一个实施例中。因此,说明书通篇各个地方出现的短语“一个实施例”或“实施例”并不一定均指同一个实施例。

[0053] 为了方便,在此使用的多个项目、结构单元、组成单元和/或材料可出现在共同列表中。然而,这些列表应解释为该列表中的每个元素分别识别为单独唯一的成员。因此,在没有反面说明的情况下,该列表中没有一个成员可仅基于它们出现在共同列表中便被解释为相同列表的任何其它成员的实际等同物。另外,在此还可以连同针对各元件的替代一起来参照本发明的各种实施例和示例。应当理解的是,这些实施例、示例和替代并不解释为彼此的等同物,而被认为是本发明的单独自主的代表。

[0054] 此外,所描述的特征、结构或特性可以任何其他合适的方式结合到一个或多个实施例中。在上面的描述中,提供一些具体的细节,例如长度、宽度、形状等,以提供对本发明的实施例的全面理解。然而,相关领域的技术人员将明白,本发明无需上述一个或多个具体的细节便可实现,或者也可采用其它方法、组件、材料等实现。在其它示例中,周知的结构、材料或操作并未详细示出或描述以免模糊本发明的各个方面。

[0055] 虽然上述示例用于说明本发明在一个或多个应用中的原理,但对于本领域的技术人员来说,在不背离本发明的原理和思想的情况下,明显可以在形式上、用法及实施的细节上作各种修改而不用付出创造性劳动。因此,本发明由所附的权利要求书来限定。

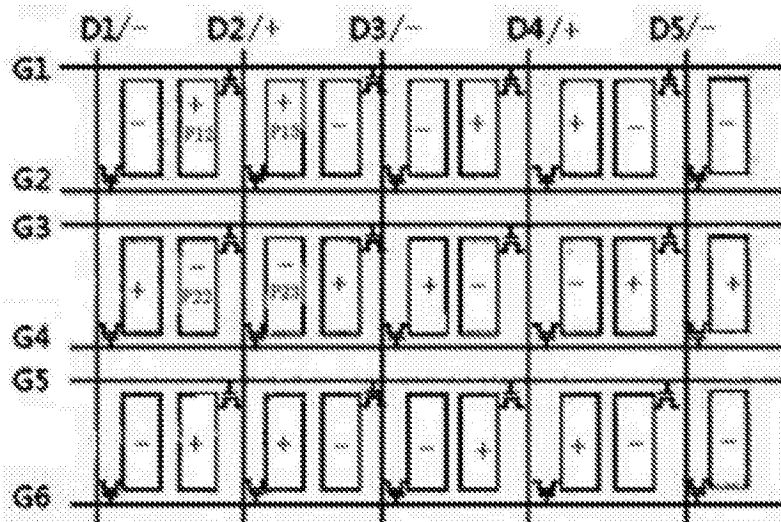


图1

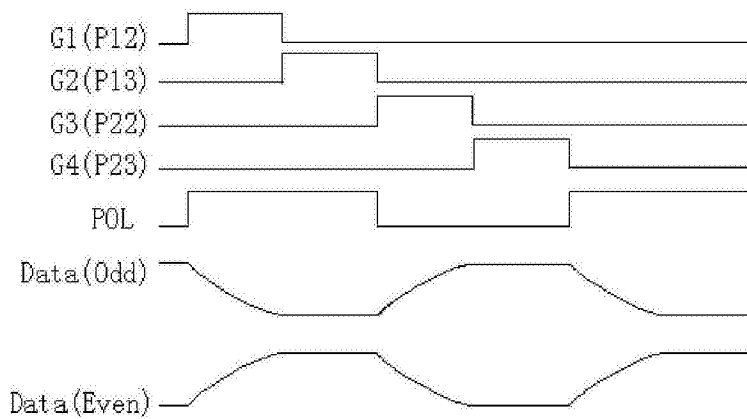


图2

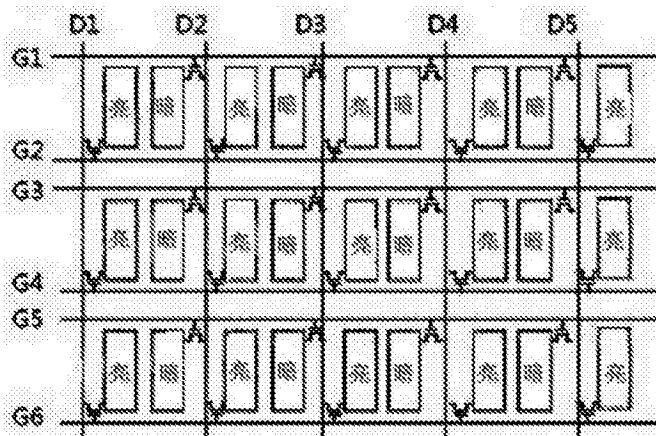


图3

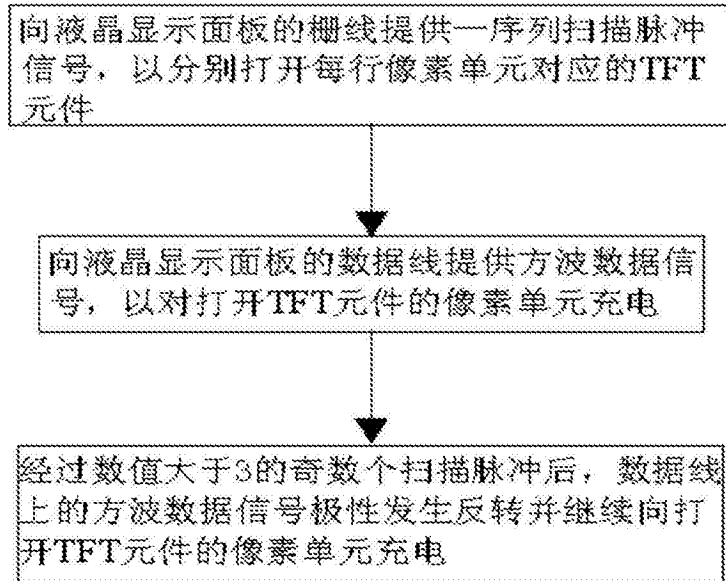


图4

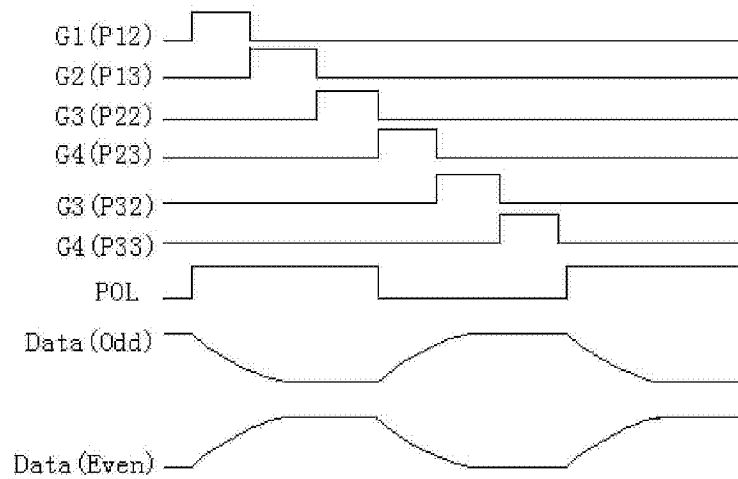


图5

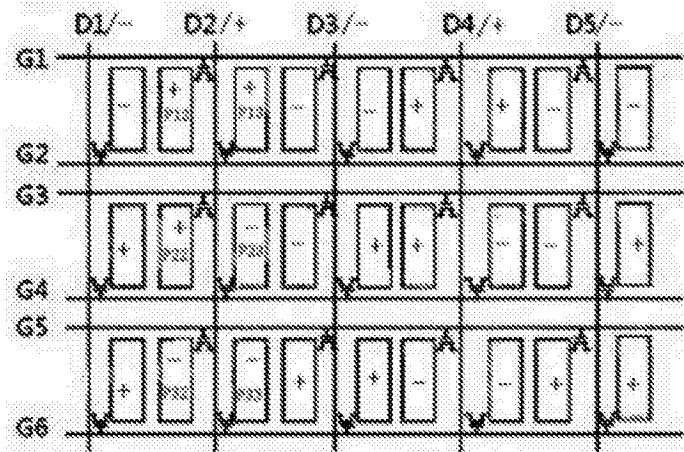


图6

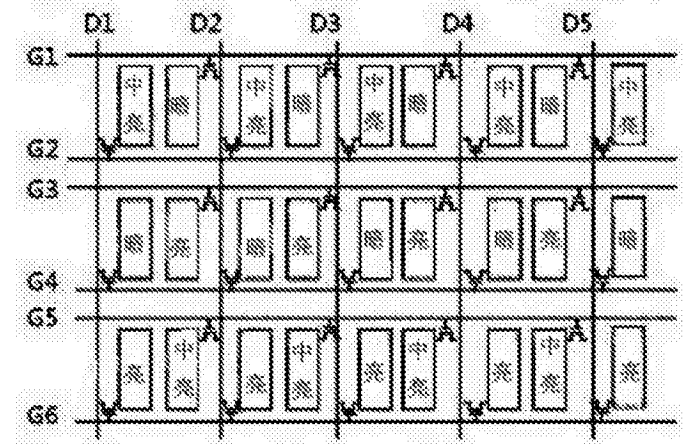


图7

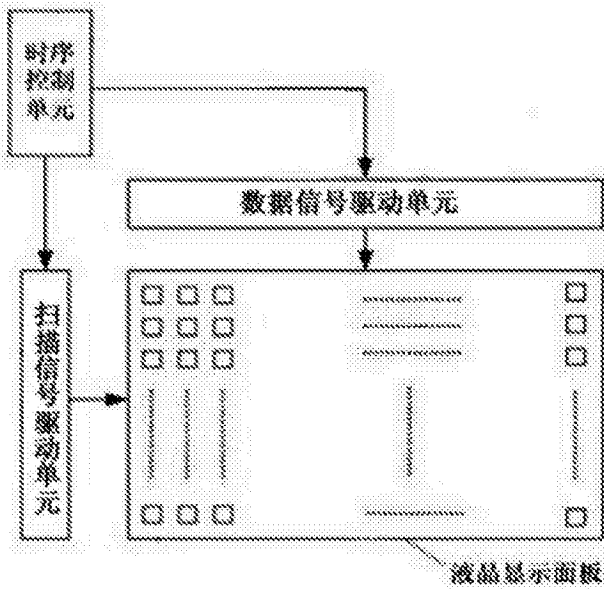


图8

专利名称(译)	一种用于驱动HSD液晶显示面板的方法及装置		
公开(公告)号	CN104062792B	公开(公告)日	2017-06-30
申请号	CN201410317749.9	申请日	2014-07-04
[标]申请(专利权)人(译)	深圳市华星光电技术有限公司		
申请(专利权)人(译)	深圳市华星光电技术有限公司		
当前申请(专利权)人(译)	深圳市华星光电技术有限公司		
[标]发明人	姚晓慧 陈彩琴		
发明人	姚晓慧 陈彩琴		
IPC分类号	G02F1/133 G09G3/36		
CPC分类号	G09G3/3614 G09G3/3648 G09G3/3677 G09G3/3685 G09G3/3696 G09G2300/0426 G09G2330/027		
代理人(译)	张文娟		
审查员(译)	谭欣		
其他公开文献	CN104062792A		
外部链接	Espacenet SIPO		

摘要(译)

本发明公开了一种用于驱动HSD液晶显示面板的方法，包括以下步骤：向所述液晶显示面板的栅线提供一序列扫描脉冲信号，以分别打开每行像素单元对应的TFT元件，向所述液晶显示面板的数据线提供方波数据信号，以在所述TFT元件打开时，通过所述方波数据信号向与所述TFT元件的漏极连接的像素单元充电，其中，所述方波数据信号的极性每经过 $2n+1$ 个扫描脉冲反转一次，其中 n 为大于或等于1的整数；对应本方法的一种装置包括液晶显示单元、扫描驱动单元、数据信号驱动单元和时序控制单元。本方法使得数据线两侧的亮暗不同的像素单元交错位于该数据线的两侧，空间上亮暗不均的像素单元交错排列，改善了面板上垂直亮暗线的显示缺陷。

