



(12)实用新型专利

(10)授权公告号 CN 208999735 U

(45)授权公告日 2019.06.18

(21)申请号 201821620225.7

(22)申请日 2018.09.30

(73)专利权人 重庆惠科金渝光电科技有限公司

地址 401320 重庆市巴南区界石镇石景路1号

专利权人 惠科股份有限公司

(72)发明人 杨春辉

(74)专利代理机构 深圳市百瑞专利商标事务所
(普通合伙) 44240

代理人 邢涛

(51)Int.Cl.

G02F 1/1362(2006.01)

G02F 1/1337(2006.01)

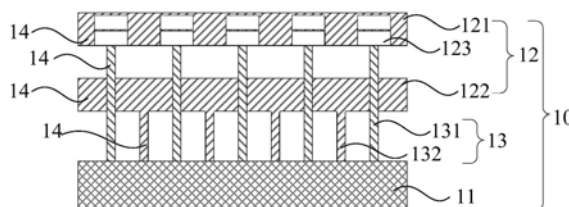
权利要求书2页 说明书7页 附图3页

(54)实用新型名称

一种阵列基板和显示面板

(57)摘要

本实用新型公开了一种阵列基板和显示面板,所述阵列基板包括:显示区和外围区;若干像素单元,形成于所述显示区;若干配向电路,形成于所述外围区,用于对所述像素单元内的液晶进行配向;其中,所述配向电路包括第一焊盘和若干短路条,每个所述短路条通过过度线与所述第一焊盘电连接,任意相邻设置的两条所述过度线设不同的金属层,能够有效的避免蚀刻残留影响,从而有效的解决过度线沿着短路条的边界以蚀刻残留形式造成短路,保证阵列基板能够更好的完成光配向动作,有效的避免短路隐患对阵列基板的影响。



1. 一种阵列基板,其特征在于,所述阵列基板包括:
显示区和外围区;
若干像素单元,形成于所述显示区;
若干配向电路,形成于所述外围区,用于对所述像素单元内的液晶进行配向;
其中,所述配向电路包括第一焊盘和若干短路条,每个所述短路条通过过度线与所述第一焊盘电连接,任意相邻设置的两条所述过度线设在不同的金属层。
2. 如权利要求1所述的一种阵列基板,其特征在于,所述短路条包括第一短路条和第二短路条,所述第一短路条通过若干第一过度线与所述第一焊盘电连接,所述第二短路条通过若干第二过度线与所述第一焊盘电连接,所述第一过度线与所述第二过度线设置在不同的金属层。
3. 如权利要求2所述的一种阵列基板,其特征在于,所述金属层包括第一金属层和第二金属层,所述阵列基板包括数据线,所述数据线包括若干条奇数数据线和若干条偶数数据线,所述奇数数据线与所述偶数数据线间隔设置,所述第一过度线与所述奇数数据线耦接,所述第二过度线与所述偶数数据线耦接,所述第一过度线与所述第二过度线间隔设置。
4. 如权利要求2所述的一种阵列基板,其特征在于,
所述第一过度线和所述第一短路条设在第一金属层,与所述第一金属层形成于同一制程;
所述第二过度线和所述第二短路条设在第二金属层,与所述第二金属层形成于同一制程。
5. 如权利要求2所述的一种阵列基板,其特征在于,
所述第一过度线和所述第一短路条设在第二金属层,与所述第二金属层形成于同一制程;
所述第二过度线和所述第二短路条设在第一金属层,与所述第一金属层形成于同一制程。
6. 如权利要求2所述的一种阵列基板,其特征在于,所述第一过度线设在第一金属层,与所述第一金属层形成于同一制程;所述第一短路条、所述第二短路条和所述第二过度线设在第二金属层,与所述第二金属层形成于同一制程。
7. 如权利要求2所述的一种阵列基板,其特征在于,所述第一过度线设在第二金属层,与所述第二金属层形成于同一制程;所述第一短路条、所述第二短路条和所述第二过度线设在第一金属层,与所述第一金属层形成于同一制程。
8. 如权利要求6或7所述的一种阵列基板,其特征在于,所述第一短路条包括相互平行设置的第一侧边和第二侧边,所述第一短路条上设有用于连接所述第一过度线的过孔,所述过孔距离所述第一侧边和所述第二侧边的距离相等。
9. 一种阵列基板,其特征在于,包括:
显示区和外围区;
若干像素单元,形成于所述显示区;
若干配向电路,形成于所述外围区,用于对所述像素单元内的液晶进行配向;
其中,所述配向电路包括第一焊盘和若干短路条,每个所述短路条通过过度线与所述第一焊盘电连接,任意相邻设置的两条所述过度线设在不同的金属层;

所述短路条包括第一短路条和第二短路条,所述第一短路条通过若干第一过度线与所述第一焊盘电连接,所述第二短路条通过若干第二过度线与所述第一焊盘电连接,所述第一过度线与所述第二过度线设置在不同的金属层;

所述第一过度线设在第二金属层,与所述第二金属层形成于同一制程;所述第一短路条、所述第二短路条和所述第二过度线设在第一金属层,与所述第一金属层形成于同一制程;

所述第一短路条和所述第二短路条平行设置,所述第一过度线与所述第二过度线相互平行设置,所述第一过度线和第二过度线与所述第一焊盘的走线为直线;

所述第一短路条包括相互平行设置的第一侧边和第二侧边,所述第一短路条上设有用于连接所述第一过度线的过孔,所述过孔距离所述第一侧边和所述第二侧边的距离相等。

10. 一种显示面板,其特征在于,包括如权利要求1至9任一所述的阵列基板,以及与所述阵列基板对盒设置的对侧基板,所述阵列基板和所述对侧基板之间夹设有液晶层。

一种阵列基板和显示面板

技术领域

[0001] 本实用新型涉及显示技术领域,更具体的说,涉及一种阵列基板和显示面板。

背景技术

[0002] 对于液晶显示器,包括液晶面板及背光模组 (BacklightModule) 两大部分,液晶显示器的工作原理是在两片平行的玻璃基板当中放置液晶分子,并在两片玻璃基板上施加驱动电压来控制液晶分子的旋转方向,以将背光模组的光线折射出来产生画面。

[0003] 液晶取向工艺隶属于成盒工艺,取向技术是利用物理或化学的方法,使取向膜具有让液晶分子以一定的预倾角沿同一方向排列,换句话说就是让取向膜对液晶分子形成各向异性排列的能力;根据液晶显示模式不同或选用的PI (Polyimide,聚酰亚胺) 液分子结构不同,液晶分子的取向技术常见的有两种,即摩擦取向和光取向技术。

[0004] 现有的阵列基板上设置的配向电路容易短路,不利于光配向的进行;鉴于此,业内亟需一种能够解决此问题的方案。

实用新型内容

[0005] 本实用新型的一个目的在于提供一种有利于光配向的阵列基板和显示面板。

[0006] 为解决上述问题,本实用新型的实施例提供的阵列基板包括:

[0007] 显示区和外围区;

[0008] 若干像素单元,形成于所述显示区;

[0009] 若干配向电路,形成于所述外围区,用于对所述像素单元内的液晶进行配向;

[0010] 其中,所述配向电路包括第一焊盘和若干短路条,每个所述短路条通过过度线与所述第一焊盘电连接,任意相邻设置的两条所述过度线设在不同的金属层。

[0011] 可选的,所述短路条包括第一短路条和第二短路条,所述第一短路条通过若干第一过度线与所述第一焊盘电连接,所述第二短路条通过若干第二过度线与所述第一焊盘电连接,所述第一过度线与所述第二过度线设在不同的金属层。这样,将第一过度线与第二过度线设在不同的金属层,第一过度线与第二过度线分别布线在不同的金属层,有效的避免发生蚀刻残留导致数据线的短路,保证阵列基板能够更好的完成光配向动作,有效的避免短路隐患对阵列基板的影响。

[0012] 可选的,所述金属层包括第一金属层和第二金属层,所述阵列基板包括数据线,所述数据线包括若干条奇数数据线和若干条偶数数据线,所述奇数数据线与所述偶数数据线间隔设置,所述第一过度线与所述奇数数据线耦接,所述第二过度线与所述偶数数据线耦接,所述第一过度线与所述第二过度线间隔设置。这样,将第一过度线和第二过度线进行奇偶给电形式连接,使得设在不同金属层的第一过度线和第二过度线能够均匀的间隔设置,进一步的避免相邻的过度线之间因蚀刻残留而短路,从而使得配向电路能够更好的完成光配向动作,使液晶产生入倾角,保证显示面板更好的显示效果。

[0013] 可选的,所述第一过度线和所述第一短路条设在第一金属层,与所述第一金属层

形成于同一制程;所述第二过度线和所述第二短路条设在第二金属层,与所述第二金属层形成于同一制程。这样,将第一过度线和第一短路条统一采用第一金属层布线,使得第一过度线和第一短路条的制作更加的简单方便,有效的提高过度线和短路条的设置效率,进而提高阵列基板的生产效率,有效的避免通过过孔连接第一过度线和第一短路条造成的接触不良,从而更好的保证阵列基板能够更好的完成光配向动作。

[0014] 可选的,所述第一过度线和所述第一短路条设在第二金属层,与所述第二金属层形成于同一制程;所述第二过度线和所述第二短路条设在第一金属层,与所述第一金属层形成于同一制程。这样,将第二过度线和第二短路条统一采用第一金属层布线,使得第二过度线和第二短路条的制作更加的简单方便,有效的提高过度线和短路条的设置效率,进而提高阵列基板的生产效率,有效的避免通过过孔连接第二过度线和第二短路条造成的接触不良,从而更好的保证阵列基板能够更好的完成光配向动作。

[0015] 可选的,所述第一过度线设在第一金属层,与所述第一金属层形成于同一制程;所述第一短路条、所述第二短路条和所述第二过度线设在第二金属层,与所述第二金属层形成于同一制程。这样,第一过度线与第二过度线之间采用的是不同金属布线,有益于防止蚀刻残发生,从而有效的避免相邻设置的过度线沿着短路条的边界以蚀刻残留形式造成短路。

[0016] 可选的,所述第一过度线设在第二金属层,与所述第二金属层形成于同一制程;所述第一短路条、所述第二短路条和所述第二过度线设在第一金属层,与所述第一金属层形成于同一制程。这样,第一过度线与第二过度线之间采用的是不同金属布线,有益于防止蚀刻残发生,从而有效的避免相邻设置的过度线沿着短路条的边界以蚀刻残留形式造成短路,从而使得配向电路能够更好的完成光配向动作,使液晶产生入倾角,保证显示面板更好的显示效果。

[0017] 可选的,所述第一短路条包括相互平行设置的第一侧边和第二侧边,所述第一短路条上设有用于连接所述第一过度线的过孔,所述过孔距离所述第一侧边和所述第二侧边的距离相等。这样,使得过孔设在短路条的第一侧边和第二侧边的中轴位置,由于短路条的中轴位置的平整度更高,能够更加的有效的改善相邻设置的过度线连接造成短路,从而更加有利于进行光配向动作;而且平整度更高位置形成过孔,使得过孔蚀刻形成的效率更高,进而提高形成的过孔的效率,并且使得蚀刻得到的过孔的形状更加的规则,能够更好的将过度线通过过孔与短路条进行连接。

[0018] 可选的,所述第一短路条和所述第二短路条平行设置,所述第一过度线与所述第二过度线相互平行设置,所述第一过度线和第二过度线与所述第一焊盘的走线为直线。这样,能够使得在有限长度的短路条上设置更多的过度线,保证更好的光配向效果,间隔设置过度线能够有效的避免过度线之间的相互干扰,平行设置能够使得短路条到第一焊盘的过度线的连接长度,有效的降低过度线的阻抗,而且还能进一步的节约金属耗材。

[0019] 本实用新型的另一个目的在于提供一种显示面板。

[0020] 一种显示面板,包括如上所述的阵列基板,以及与所述阵列基板对盒设置的对侧基板,所述阵列基板和所述对侧基板之间夹设有液晶层。

[0021] 通过将相邻的两条过度线设在不同的金属层,并且每层金属层上均覆盖设有保护层,能够有效的避免蚀刻残留影响,从而有效的解决过度线沿着短路条的边界以蚀刻残留

形式造成短路,从而使得光配向的讯号能够正常的经阵列基板上预设的线路给阵列基板和/或阵列基板对盒设置的对侧基板电压,保证阵列基板能够更好的完成光配向动作,有效的避免短路隐患对阵列基板的影响;而且即使短路条上设置有过孔,在对应短路条的边界的位置,虽然在短路条的边界处发生蚀刻残留造成不平整,但是相邻的两条过度线在短路条的边界处的处于不同的金属层,且每层金属层上均覆盖设有保护层,使得相邻的过度线之间因蚀刻残留而短路的可能性几乎为零,从而使得配向电路能够更好的完成光配向动作,使液晶产生入倾角,保证显示面板更好的显示效果。

附图说明

[0022] 所包括的附图用来提供对本申请实施例的进一步的理解,其构成了说明书的一部分,用于例示本申请的实施方式,并与文字描述一起来阐释本申请的原理。显而易见地,下面描述中的附图仅仅是本申请的一些实施例,对于本领域普通技术人员来讲,在不付出创造性劳动性的前提下,还可以根据这些附图获得其他的附图。在附图中:

[0023] 图1是本实用新型一个实施例阵列基板的示意图;

[0024] 图2是本实用新型一个实施例配向电路的示意图;

[0025] 图3是本实用新型另外一个实施例配向电路的示意图;

[0026] 图4是本实用新型另外一个实施例配向电路的示意图;

[0027] 图5是本实用新型另外一个实施例配向电路的示意图;

[0028] 图6是本实用新型另外一个实施例配向电路的示意图;

[0029] 图7是本实用新型另外一个实施例配向电路的示意图;

[0030] 图8是本实用新型实施例显示面板的示意图。

[0031] 其中,10、配向电路;11、第一焊盘;12、短路条;121、第一短路条;122、第二短路条;123、第一侧边;124、第二侧边;123、过孔;13、过度线;131、第一过度线;132、第二过度线;14、金属层;100、显示面板;200、对侧基板;201、液晶层;300、阵列基板,301、显示区;302、外围区;303、像素单元。

具体实施方式

[0032] 这里所公开的具体结构和功能细节仅仅是代表性的,并且是用于描述本实用新型的示例性实施例的目的。但是本实用新型可以通过许多替换形式来具体实现,并且不应当被解释成仅仅受限于这里所阐述的实施例。

[0033] 在本实用新型的描述中,需要理解的是,术语“中心”、“横向”、“上”、“下”、“左”、“右”、“竖直”、“水平”、“顶”、“底”、“内”、“外”等指示的方位或位置关系为基于附图所示的方位或位置关系,仅是为了便于描述本实用新型和简化描述,而不是指示或暗示所指的装置或元件必须具有特定的方位、以特定的方位构造和操作,因此不能理解为对本实用新型的限制。此外,术语“第一”、“第二”仅用于描述目的,而不能理解为指示或暗示相对重要性或者隐含指明所指示的技术特征的数量。由此,限定有“第一”、“第二”的特征可以明示或者隐含地包括一个或者更多个该特征。在本实用新型的描述中,除非另有说明,“多个”的含义是两个或两个以上。另外,术语“包括”及其任何变形,意图在于覆盖不排他的包含。

[0034] 在本实用新型的描述中,需要说明的是,除非另有明确的规定和限定,术语“安

装”、“相连”、“连接”应做广义理解,例如,可以是固定连接,也可以是可拆卸连接,或一体地连接;可以是机械连接,也可以是电连接;可以是直接相连,也可以通过中间媒介间接相连,可以是两个元件内部的连通。对于本领域的普通技术人员而言,可以具体情况理解上述术语在本实用新型中的具体含义。

[0035] 这里所使用的术语仅仅是为了描述具体实施例而不意图限制示例性实施例。除非上下文明确地另有所指,否则这里所使用的单数形式“一个”、“一项”还意图包括复数。还应当理解的是,这里所使用的术语“包括”和/或“包含”规定所陈述的特征、整数、步骤、操作、单元和/或组件的存在,而不排除存在或添加一个或更多其他特征、整数、步骤、操作、单元、组件和/或其组合。

[0036] 在图中,结构相似的单元是以相同标号表示。

[0037] 下面参考附图1至图8实施例进一步详细描述本实用新型的阵列基板和显示面板。

[0038] 如图1和图2所示,发明人设计了未公开的配向电路10的走线配置是将短路条12全部统一采用第一金属层的走线,过度线13全部统一采用第二金属层布线,由于第一焊盘11之间的距离是受限固定的,致使过度线13之间的距离也是受限的,这种传统的走线配置容易发生第二金属层的蚀刻残沿着短路条12的走线使奇偶数据线线发生短路,不利于光配向的进行。

[0039] 如图1至图7所示,本实用新型公开了一种阵列基板,所述阵列基板300包括:

[0040] 显示区301和外围区302;

[0041] 若干像素单元303,形成于所述显示区301;

[0042] 若干配向电路10,形成于所述外围区302,用于对所述像素单元303内的液晶进行配向;

[0043] 其中,所述配向电路10包括第一焊盘11和若干短路条12,每个所述短路条12通过过度线13与所述第一焊盘11电连接,任意相邻设置的两条所述过度线13设在不同的金属层。

[0044] 通过将相邻的两条过度线13设在不同的金属层14,并且每层金属层14上均覆盖设有保护层,能够有效的避免蚀刻残留影响,从而有效的解决过度线13沿着短路条12的边界以蚀刻残留形式造成短路,从而使得光配向的讯号能够正常的经阵列基板上预设的线路给阵列基板和/或阵列基板对盒设置的对侧基板200电压,保证阵列基板能够更好的完成光配向动作,有效的避免短路隐患对阵列基板的影响;而且即使短路条12上设置有过孔123,在对应短路条12的边界的位置,虽然在短路条12的边界处发生蚀刻残留造成不平整,但是相邻的两条过度线13在短路条的边界处的处于不同的金属层14,且每层金属层14上均覆盖设有保护层,使得相邻的过度线13之间因蚀刻残留而短路的可能性几乎为零,从而使得配向电路10能够更好的完成光配向动作,使液晶产生入倾角,保证显示面板更好的显示效果。

[0045] 如图3至图7所示,短路条包括第一短路条121和第二短路条122,第一短路条121通过若干第一过度线131与第一焊盘11电连接,第二短路条122通过若干第二过度线132与第一焊盘11电连接,第一过度线131与第二过度线132设在不同的金属层14,相对于发明人未公开的一种配向电路10的走线配置,本实施例将第一过度线131与第二过度线132设在不同的金属层14,第一过度线131与第二过度线132分别布线在不同的金属层14,有效的避免发生蚀刻残留导致数据线的短路,保证阵列基板能够更好的完成光配向动作,有效的避免短

路隐患对阵列基板的影响。

[0046] 金属层14包括第一金属层和第二金属层,阵列基板包括数据线,数据线包括若干条奇数数据线和若干条偶数数据线,奇数数据线与偶数数据线间隔设置,第一过度线131与奇数数据线耦接,第二过度线132与偶数数据线耦接,第一过度线131与第二过度线132间隔设置,通过将第一过度线131和第二过度线132进行奇偶给电形式连接,使得设在不同金属层的第一过度线131和第二过度线132能够均匀的间隔设置,进一步的避免相邻的过度线之间因蚀刻残留而短路,从而使得配向电路10能够更好的完成光配向动作,使液晶产生入倾角,保证显示面板更好的显示效果。

[0047] 如图3所示,第一过度线131和第一短路条121设在第一金属层,并与第一金属层形成于同一制程;第二过度线132和第二短路条122设在第二金属层,并与第二金属层形成于同一制程,通过将第一过度线131和第一短路条121统一采用第一金属层布线,使得第一过度线131和第一短路条121的制作更加的简单方便,有效的提高过度线和短路条12的设置效率,进而提高阵列基板的生产效率,有效的避免通过过孔123连接第一过度线131和第一短路条121造成的接触不良,从而更好的保证阵列基板能够更好的完成光配向动作;将第二过度线132和第二短路条122统一采用第二金属层布线,使得第二过度线132和第二短路条122的制作更加的简单方便,第一过度线131与第二过度线132之间采用的是不同金属布线,有效的防止蚀刻残留的发生,从而有效的避免相邻设置的过度线沿着短路条12的边界以蚀刻残留形式造成短路,从而使得光配向的讯号能够正常的经阵列基板上预设的线路给阵列基板和/或阵列基板对盒设置的侧基板电压,从而有利于进行光配向动作,有效的避免短路隐患对阵列基板的影响。

[0048] 如图4所示,第一过度线131和第一短路条121设在第二金属层,并与第二金属层形成于同一制程;第二过度线132和第二短路条122设在第一金属层,并与第一金属层形成于同一制程,通过将第二过度线132和第二短路条122统一采用第一金属层布线,使得第二过度线132和第二短路条122的制作更加的简单方便,有效的提高过度线和短路条12的设置效率,进而提高阵列基板的生产效率,有效的避免通过过孔123连接第二过度线132和第二短路条122造成的接触不良,从而更好的保证阵列基板能够更好的完成光配向动作;将第一过度线131和第一短路条121统一采用第二金属层布线,使得第一过度线131和第一短路条121的制作更加的简单方便,第一过度线131与第二过度线132之间采用的是不同金属布线,有效的防止蚀刻残留的发生,从而有效的避免相邻设置的过度线沿着短路条12的边界以蚀刻残留形式造成短路,从而使得光配向的讯号能够正常的经阵列基板上预设的线路给阵列基板和/或阵列基板对盒设置的侧基板电压,从而有利于进行光配向动作,有效的避免短路隐患对阵列基板的影响。

[0049] 如图5所示,第一过度线131设在第一金属层,并与第一金属层形成于同一制程;第一短路条121、第二短路条122和第二过度线132设在第二金属层,并与第二金属层形成于同一制程,第一短路条121、第二短路条122统一采用第一金属层布线,第一过度线131采用第二金属层布线,第二过度线132采用第一金属层布线,第一过度线131与第二过度线132之间采用的是不同金属布线,有益于防止蚀刻残发生,从而有效的避免相邻设置的过度线沿着短路条12的边界以蚀刻残留形式造成短路,从而使得光配向的讯号能够正常的经阵列基板上预设的线路给阵列基板和/或阵列基板对盒设置的侧基板电压,从而有利于进行光配

向动作,有效的避免短路隐患对阵列基板的影响。

[0050] 如图6所示,第一过度线131设在第二金属层,并与第二金属层形成于同一制程;第一短路条121、第二短路条122和第二过度线132设在第一金属层,并与第一金属层形成于同一制程,第一短路条121、第二短路条122统一采用第一金属层布线,第一过度线131采用第一金属层布线,第二过度线132采用第二金属层布线,第一过度线131与第二过度线132之间采用的是不同金属布线,有益于防止蚀刻残留发生,从而有效的避免相邻设置的过度线沿着短路条12的边界以蚀刻残留形式造成短路,从而使得配向电路10能够更好的完成光配向动作,使液晶产生入倾角,保证显示面板更好的显示效果。

[0051] 如图7所示,第一短路条121包括相互平行设置的第一侧边123和第二侧边124,第一短路条121上设有用于连接第一过度线131的过孔123,过孔123距离第一侧边123和第二侧边124的距离相等,使得过孔123设在短路条的第一侧边123和第二侧边124的中轴位置,由于短路条的中轴位置的平整度更高,能够更加的有效的改善相邻设置的过度线连接造成短路,从而更加有利于进行光配向动作;而且平整度更高位置形成过孔123,使得过孔123蚀刻形成的效率更高,进而提高形成的过孔123的效率,并且使得蚀刻得到的过孔123的形状更加的规则,能够更好的将过度线通过过孔123与短路条12进行连接;同时在对应该短路条的边界的位置,虽然在短路条12的边界处发生蚀刻残留造成不平整,但是由于过度线的线宽比过孔123小,使得相邻的两条过度线在短路条12的边界处的距离相对增大,相邻的过度线之间因蚀刻残留而短路的可能性仍然比非常小。

[0052] 第一短路条121和第二短路条122平行设置,第一过度线131与第二过度线132相互平行设置,第一过度线131和第二过度线132与第一焊盘11的走线为直线,由于第一焊盘11之间的距离是受限固定的,因此第一过度线131和第二过度线132之间的距离也是受限的,能够使得在有限长度的短路条12上设置更多的过度线,保证更好的光配向效果,间隔设置过度线能够有效的避免过度线之间的相互干扰,平行设置能够使得短路条12到第一焊盘11的过度线的连接长度,有效的降低过度线的阻抗,而且还能进一步的节约金属耗材。

[0053] 如图8所示,本实用新型的另一个实施例在于提供一种显示面板100,包括如上的阵列基板300,以及与阵列基板300对盒设置的对侧基板200,阵列基板300和对侧基板200之间夹设有液晶层201,显示面板100包括彩色光阻层,彩色光阻层可设在对侧基板上,也可设在阵列基板300上;一般的,配向电路在显示面板制作成显示装置时会被擦除或者切除;其中,当本实用新型实施例的显示面板100为液晶显示器时,液晶显示器包括有背光模组,背光模组可作为光源,用于供应充足的亮度与分布均匀的光源,本实施例的背光模组可以为前光式,也可以为背光式,需要说明的是,本实施例的背光模组并不限于此。

[0054] 在上述实施例中,所述基板材料可以选用玻璃、塑料透光材料等。

[0055] 在上述实施例中,以液晶面板为例,液晶面板包括阵列基板和彩膜基板(CF),所述阵列基板与彩膜基板相对设置,所述阵列基板与彩膜基板之间设有液晶和间隔单元,所述阵列基板上设有主动开关,主动开关例如为薄膜晶体管(TFT),彩膜基板上设有彩色光阻层,彩色光阻层及主动开关可形成于同一基板上。

[0056] 在上述实施例中,阵列基板包括液晶面板、OLED(Organic Light-Emitting Diode)面板、QLED(Quantum Dot Light Emitting Diodes)面板、等离子面板、平面型面板、曲面型面板等,在此不做限定。

[0057] 以上内容是结合具体的优选实施方式对本实用新型所作的进一步详细说明,不能认定本实用新型的具体实施只局限于这些说明。对于本实用新型所属技术领域的普通技术人员来说,在不脱离本实用新型构思的前提下,还可以做出若干简单推演或替换,都应当视为属于本实用新型的保护范围。

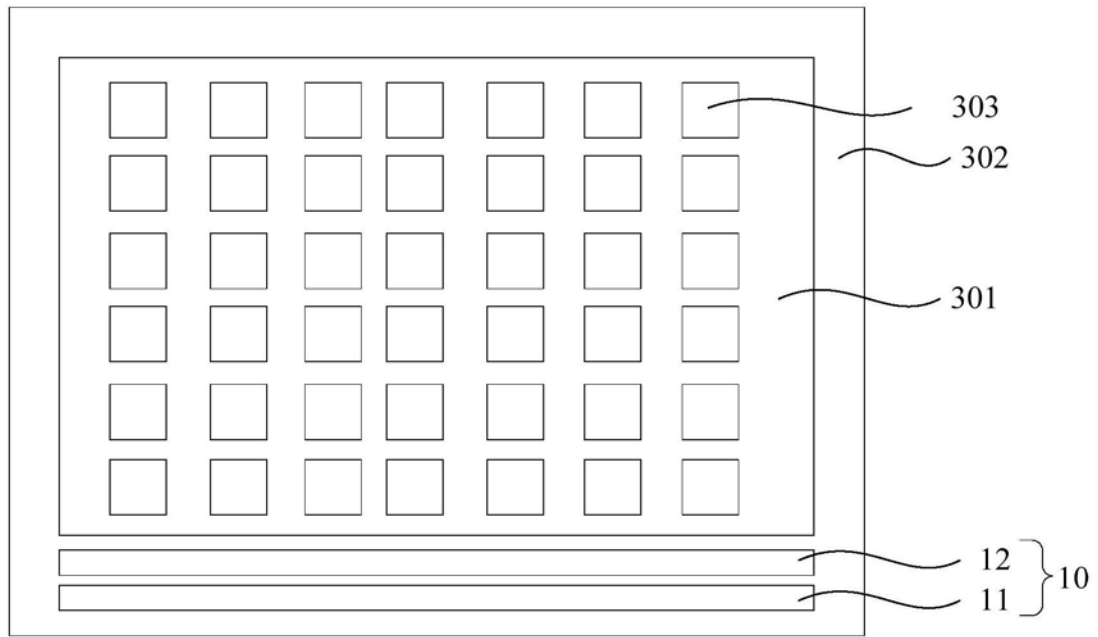


图1

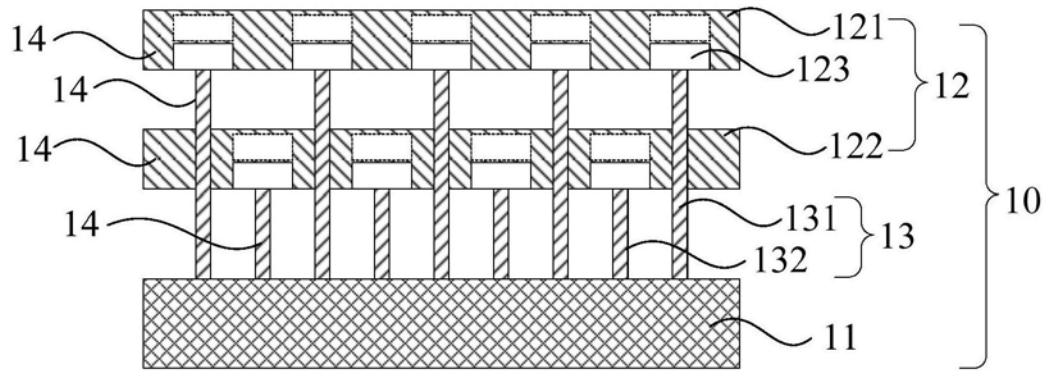


图2

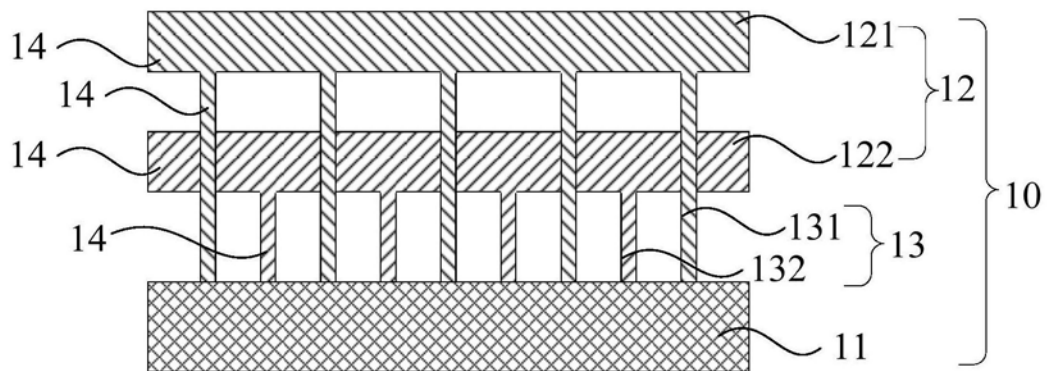


图3

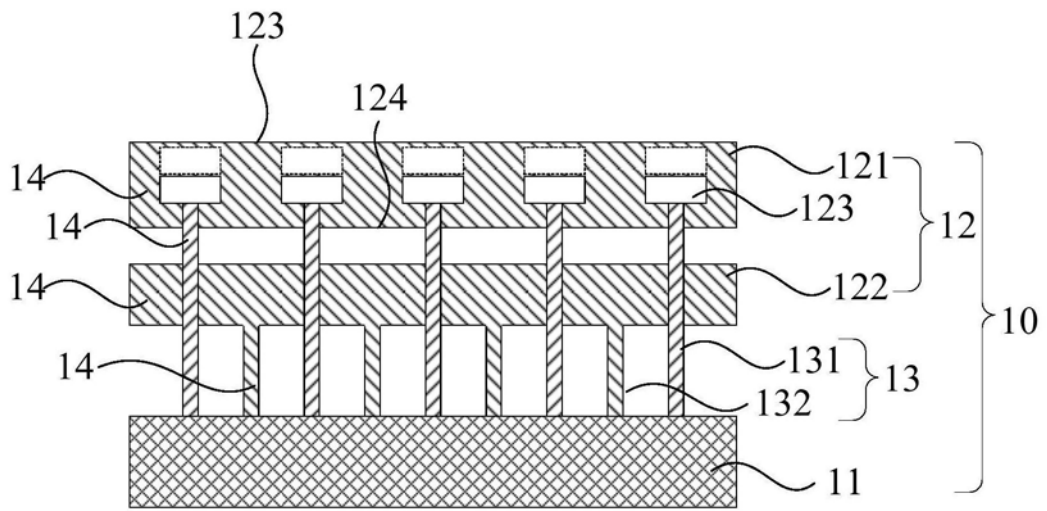


图7

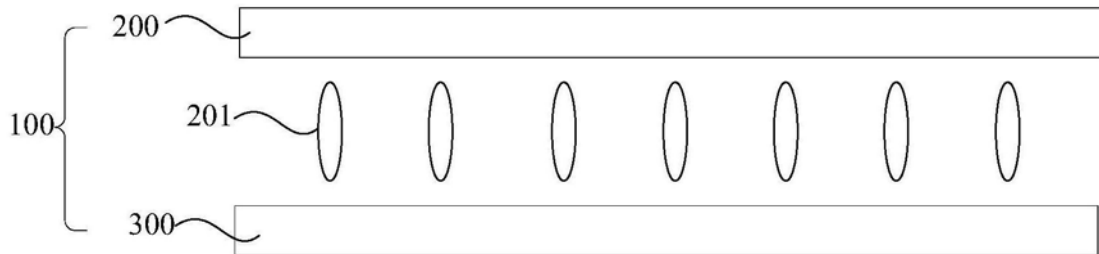


图8

专利名称(译)	一种阵列基板和显示面板		
公开(公告)号	CN208999735U	公开(公告)日	2019-06-18
申请号	CN201821620225.7	申请日	2018-09-30
[标]申请(专利权)人(译)	重庆惠科金渝光电科技有限公司 惠科股份有限公司		
申请(专利权)人(译)	重庆惠科金渝光电科技有限公司 惠科股份有限公司		
当前申请(专利权)人(译)	重庆惠科金渝光电科技有限公司 惠科股份有限公司		
[标]发明人	杨春辉		
发明人	杨春辉		
IPC分类号	G02F1/1362 G02F1/1337		
CPC分类号	G02F1/1337 G02F1/1362		
代理人(译)	邢涛		
外部链接	Espacenet SIPO		

摘要(译)

本实用新型公开了一种阵列基板和显示面板，所述阵列基板包括：显示区和外围区；若干像素单元，形成于所述显示区；若干配向电路，形成于所述外围区，用于对所述像素单元内的液晶进行配向；其中，所述配向电路包括第一焊盘和若干短路条，每个所述短路条通过过度线与所述第一焊盘电连接，任意相邻设置的两条所述过度线设在不同的金属层，能够有效的避免蚀刻残留影响，从而有效的解决过度线沿着短路条的边界以蚀刻残留形式造成短路，保证阵列基板能够更好的完成光配向动作，有效的避免短路隐患对阵列基板的影响。

