



(12) 发明专利申请

(10) 申请公布号 CN 104155823 A

(43) 申请公布日 2014. 11. 19

(21) 申请号 201410440631. 5

(22) 申请日 2014. 09. 01

(71) 申请人 深圳市华星光电技术有限公司

地址 518132 广东省深圳市光明新区塘明大道 9-2 号

(72) 发明人 廖作敏

(74) 专利代理机构 北京丰宏知识产权代理有限公司 11372

代理人 朱绘 张文娟

(51) Int. Cl.

G02F 1/1362 (2006. 01)

G02F 1/1335 (2006. 01)

G02F 1/133 (2006. 01)

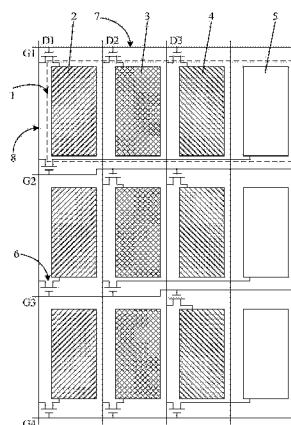
权利要求书2页 说明书6页 附图4页

(54) 发明名称

显示装置及其驱动方法

(57) 摘要

本发明公开了一种显示装置及其驱动方法,属于显示技术领域,可以降低 RGBW 显示装置中数据线对光线透过率带来的负面影响。该显示装置,包括显示面板,所述显示面板包括多个阵列排布的像素单元,任一像素单元包括位于同一列且相邻的三个像素,任一像素包括第一颜色子像素、第二颜色子像素、第三颜色子像素、第四颜色子像素,其中:在同一像素单元中,三个第四颜色子像素分别与不同像素的第一颜色子像素、第二颜色子像素、第三颜色子像素共用数据线。本发明可用于液晶电视、液晶显示器、手机、平板电脑等显示装置。



1. 一种显示装置,包括显示面板,所述显示面板包括多个阵列排布的像素单元,任一像素单元包括位于同一列且相邻的三个像素,任一像素包括第一颜色子像素、第二颜色子像素、第三颜色子像素、第四颜色子像素,其特征在于:

在同一像素单元中,三个第四颜色子像素分别与不同像素的第一颜色子像素、第二颜色子像素、第三颜色子像素共用数据线。

2. 根据权利要求1所述的显示装置,其特征在于,

在同一像素单元中,任一像素的第一颜色子像素、第二颜色子像素和第三颜色子像素并排设置,任一像素的第四颜色子像素被数据线分割为水平排列的三个第四颜色子像素块,所述三个第四颜色子像素块设置于第一颜色子像素、第二颜色子像素和第三颜色子像素的上方或下方,所述三个第四颜色子像素块的像素电极相连。

3. 根据权利要求1所述的显示装置,其特征在于,

在同一像素单元中,任一像素自左向右依次设置有第一颜色子像素、第二颜色子像素、第三颜色子像素、第四颜色子像素。

4. 根据权利要求1所述的显示装置,其特征在于,

在同一像素单元中,任一像素自左向右依次设置有第一颜色子像素、第二颜色子像素、第三颜色子像素,其中,各第四颜色子像素依次位于第一个像素的第一颜色子像素和其第二颜色子像素之间、第二个像素的第二颜色子像素和其第三颜色子像素之间、第三个像素的第三颜色子像素与横向相邻的像素单元之间。

5. 根据权利要求1-4任一项所述的显示装置,其特征在于,

在同一像素单元中,第一个像素的第四颜色子像素与其第一颜色子像素共用数据线,第二个像素的第四颜色子像素与其第二颜色子像素共用数据线,第三个像素的第四颜色子像素与其第三颜色子像素共用数据线。

6. 根据权利要求5所述的显示装置,其特征在于,

第一颜色子像素为红色子像素,第二颜色子像素为绿色子像素,第三颜色子像素为蓝色子像素,第四颜色子像素为白色或透明子像素。

7. 根据权利要求6所述的显示装置,其特征在于,

每一像素单元自上而下设置有四条栅线,其中,第一条栅线用于驱动第一个像素的第一颜色子像素、第二颜色子像素和第三颜色子像素的薄膜晶体管,第二条栅线用于驱动第一个像素的第四颜色子像素、第二个像素的第二颜色子像素和第三颜色子像素的薄膜晶体管,第三条栅线用于驱动第二个像素的第一颜色子像素和第四颜色子像素、第三个像素的第三颜色子像素的薄膜晶体管,第四条栅线用于驱动第三个像素的第一颜色子像素、第二颜色子像素和第四颜色子像素的薄膜晶体管。

8. 一种显示装置的驱动方法,其特征在于,包括:

在第一时刻,第一条栅线输入驱动信号,驱动第一个像素的第一颜色子像素、第二颜色子像素和第三颜色子像素的薄膜晶体管开启;

在第二时刻,第二条栅线输入驱动信号,驱动第一个像素的第四颜色子像素、第二个像素的第二颜色子像素和第三颜色子像素的薄膜晶体管开启;

在第三时刻,第三条栅线输入驱动信号,驱动第二个像素的第一颜色子像素和第四颜色子像素、第三个像素的第三颜色子像素的薄膜晶体管开启;

在第四时刻,第四条栅线输入驱动信号,驱动第三个像素的第一颜色子像素、第二颜色子像素和第四颜色子像素的薄膜晶体管开启。

9. 根据权利要求 8 所述的驱动方法,其特征在于,

第一颜色子像素为红色子像素,第二颜色子像素为绿色子像素,第三颜色子像素为蓝色子像素,第四颜色子像素为白色或透明子像素。

10. 根据权利要求 8 或 9 所述的驱动方法,其特征在于,

所述驱动信号为高电平脉冲信号。

显示装置及其驱动方法

技术领域

[0001] 本发明涉及显示技术领域,具体地说,涉及一种液晶显示装置及其驱动方法。

背景技术

[0002] 在现有技术的显示装置中,一个像素一般包括红(R)、绿(G)和蓝(B)三个不同颜色的子像素,通过调节该三个子像素分别对应的灰度值,即可控制该像素所显示的色彩和亮度。因此,上述的显示装置可称为RGB显示装置。

[0003] 但是,由于上述的RGB显示装置的各个子像素都对能对RGB显示装置的背光源发出的白光进行滤色,导致现有的RGB显示装置对背光源发出的光线的透过率较低。为了保证RGB显示装置的亮度,需要通过提高背光源的出光效率来实现,导致了RGB显示装置的功耗较大,使用成本较高。

[0004] 为了降低显示装置的功耗,RGBW显示装置应运而生。该显示装置的像素包括红(R)、绿(G)、蓝(B)和白(W)四种颜色的子像素。由于白色子像素不会对光线进行过滤,提高了显示装置对背光源发出的光线的透过率,降低了显示装置的功耗。

[0005] 发明人发现,现有技术中,每一个子像素都需要有单独的数据线来驱动,而数据线通常采用不透明的导电金属制成,会对显示装置的光线透过率带来负面影响。

发明内容

[0006] 本发明的目的在于提供一种显示装置及其驱动方法,可以降低RGBW显示装置中数据线对光线透过率带来的负面影响。

[0007] 本发明提供一种显示装置,包括显示面板,所述显示面板包括多个阵列排布的像素单元,任一像素单元包括位于同一列且相邻的三个像素,任一像素包括第一颜色子像素、第二颜色子像素、第三颜色子像素、第四颜色子像素,其中:

[0008] 在同一像素单元中,三个第四颜色子像素分别与不同像素的第一颜色子像素、第二颜色子像素、第三颜色子像素共用数据线。

[0009] 在同一像素单元中,任一像素的第一颜色子像素、第二颜色子像素和第三颜色子像素并排设置,任一像素的第四颜色子像素被数据线分割为水平排列的三个第四颜色子像素块,所述三个第四颜色子像素块设置于第一颜色子像素、第二颜色子像素和第三颜色子像素的上方或下方,所述三个第四颜色子像素块的像素电极相连。

[0010] 在同一像素单元中,任一像素自左向右依次设置有第一颜色子像素、第二颜色子像素、第三颜色子像素、第四颜色子像素。

[0011] 在同一像素单元中,任一像素自左向右依次设置有第一颜色子像素、第二颜色子像素、第三颜色子像素,其中,各第四颜色子像素依次位于第一个像素的第一颜色子像素和其第二颜色子像素之间、第二个像素的第二颜色子像素和其第三颜色子像素之间、第三个像素的第三颜色子像素与横向相邻的像素单元之间。

[0012] 在同一像素单元中,第一个像素的第四颜色子像素与其第一颜色子像素共用数据

线,第二个像素的第四颜色子像素与其第二颜色子像素共用数据线,第三个像素的第四颜色子像素与其第三颜色子像素共用数据线。

[0013] 第一颜色子像素为红色子像素,第二颜色子像素为绿色子像素,第三颜色子像素为蓝色子像素,第四颜色子像素为白色或透明子像素。

[0014] 每一像素单元自上而下设置有四条栅线,其中,第一条栅线用于驱动第一个像素的第一颜色子像素、第二颜色子像素和第三颜色子像素的薄膜晶体管,第二条栅线用于驱动第一个像素的第四颜色子像素、第二个像素的第二颜色子像素和第三颜色子像素的薄膜晶体管,第三条栅线用于驱动第二个像素的第一颜色子像素和第四颜色子像素、第三个像素的第三颜色子像素的薄膜晶体管,第四条栅线用于驱动第三个像素的第一颜色子像素、第二颜色子像素和第四颜色子像素的薄膜晶体管。

[0015] 本发明带来了以下有益效果:在本发明实施例的技术方案中,提供了一种显示装置,该显示装置包括显示面板,显示面板包括多个阵列排布的像素单元,任一像素单元包括位于同一列且相邻的三个像素,每一像素包括四个子像素并且该四个子像素共用三条数据线。与现有技术中每个子像素对应一条数据线相比,减少了数据线的数量,从而提高显示装置的光线透过率,进而降低 RGBW 显示装置中数据线对光线透过率带来的负面影响。

[0016] 本发明第二方面提供了一种显示装置的驱动方法,包括:

[0017] 在第一时刻,第一条栅线输入驱动信号,驱动第一个像素的第一颜色子像素、第二颜色子像素和第三颜色子像素的薄膜晶体管开启;

[0018] 在第二时刻,第二条栅线输入驱动信号,驱动第一个像素的第四颜色子像素、第二个像素的第二颜色子像素和第三颜色子像素的薄膜晶体管开启;

[0019] 在第三时刻,第三条栅线输入驱动信号,驱动第二个像素的第一颜色子像素和第四颜色子像素、第三个像素的第三颜色子像素的薄膜晶体管开启;

[0020] 在第四时刻,第四条栅线输入驱动信号,驱动第三个像素的第一颜色子像素、第二颜色子像素和第四颜色子像素的薄膜晶体管开启。

[0021] 第一颜色子像素为红色子像素,第二颜色子像素为绿色子像素,第三颜色子像素为蓝色子像素,第四颜色子像素为白色或透明子像素。

[0022] 所述驱动信号为高电平脉冲信号。

[0023] 本发明的其它特征和优点将在随后的说明书中阐述,并且,部分地从说明书中变得显而易见,或者通过实施本发明而了解。本发明的目的和其他优点可通过在说明书、权利要求书以及附图中所特别指出的结构来实现和获得。

附图说明

[0024] 为了更清楚地说明本发明实施例中的技术方案,下面将对实施例描述中所需要的附图做简单的介绍:

[0025] 图 1 是本发明实施例一提供的显示面板的结构示意图一;

[0026] 图 2 是本发明实施例一提供的显示面板的结构示意图二;

[0027] 图 3 是本发明实施例一提供的显示面板的结构示意图三;

[0028] 图 4 是本发明实施例二提供的显示装置的驱动方式的流程示意图。

[0029] 附图标记说明:

- [0030] 1—像素； 2—第一颜色子像素； 3—第二颜色子像素；
[0031] 4—第三颜色子像素； 5—第四颜色子像素； 51—第四颜色子像素块；
[0032] 6—薄膜晶体管； 7—数据线； 8—栅线。

具体实施方式

[0033] 以下将结合附图及实施例来详细说明本发明的实施方式，借此对本发明如何应用技术手段来解决技术问题，并达成技术效果的实现过程能充分理解并据以实施。需要说明的是，只要不构成冲突，本发明中的各个实施例以及各实施例中的各个特征可以相互结合，所形成的技术方案均在本发明的保护范围之内。

[0034] 实施例一：

[0035] 本实施例提供了一种显示装置，包括显示面板，所述显示面板包括多个阵列排布的如图 1 所示的像素单元，任一像素单元包括位于同一列且相邻的三个像素 1，任一像素 1 包括第一颜色子像素 2、第二颜色子像素 3、第三颜色子像素 4、第四颜色子像素 5，其中：

[0036] 在同一像素单元中，三个第四颜色子像素分别与不同像素 1 的第一颜色子像素 2、第二颜色子像素 3、第三颜色子像素 4 共用数据线 7。

[0037] 需要说明的是，如图 1 所示，两个子像素共用数据线 7 意味着这两个子像素的薄膜场效应晶体管 6 (Thin Film Transistor, 简称 TFT) 的源 / 漏极连接至同一数据线 7，即从同一条数据线 7 中接入灰度信号，进而显示相应的灰度。

[0038] 在本发明实施例的技术方案中，提供了一种显示装置，该显示装置包括显示面板，显示面板包括多个阵列排布的像素单元，任一像素单元包括位于同一列且相邻的三个像素，每一像素包括四个子像素并且该四个子像素共用三条数据线。与现有技术中每个子像素对应一条数据线相比，减少了数据线的数量，从而提高显示装置的光线透过率，进而降低 RGBW 显示装置中数据线对光线透过率带来的负面影响。

[0039] 在本发明的第一个具体实施方式中，如图 1 所示，在同一像素单元中，任一像素 1 自左向右依次设置有第一颜色子像素 2、第二颜色子像素 3、第三颜色子像素 4、第四颜色子像素 5。

[0040] 其中，如图 1 所示，在同一像素单元中，第一个像素 1 的第四颜色子像素 5 与其第一颜色子像素 2 共用数据线 7，第二个像素 1 的第四颜色子像素 5 与其第二颜色子像素 3 共用数据线 7，第三个像素 1 的第四颜色子像素 5 与其第三颜色子像素 4 共用数据线 7。

[0041] 进一步的，在本发明实施例的第二个具体实施方式中，如图 2 所示，在同一像素单元中，任一像素 1 的第一颜色子像素 2、第二颜色子像素 3 和第三颜色子像素 4 并排设置，任一像素 1 的第四颜色子像素 5 被数据线 7 分割为水平排列的三个第四颜色子像素块 51。其中，所述三个第四颜色子像素块 51 设置于第一颜色子像素 2、第二颜色子像素 3 和第三颜色子像素 4 的下方，所述三个第四颜色子像素块 51 的像素电极相连。

[0042] 如图 2 所示，虽然第四颜色子像素 5 被数据线 7 分割为水平排列的三个第四颜色子像素块 51，但是这三个第四颜色子像素块 51 的像素电极相连可保证这三个第四颜色子像素块 51 可同时被驱动。并且由于这三个第四颜色子像素块 51 的像素电极通常采用氧化铟锡 (Indium Tin Oxide, 简称 ITO)、氧化铟锌 (Indium Zinc Oxide, 简称 IZO)、氧化铟镓锌 (Indium Gallium Zinc Oxide, 简称 IGZO) 等透明的金属氧化物制成，因此，这三个第四

颜色子像素块 51 的像素电极之间的连线不会影响显示装置的光线透过率。

[0043] 其中,如图 2 所示,在同一像素单元中,第一个像素 1 的第四颜色子像素 5 与其第一颜色子像素 2 共用数据线 7,第二个像素 1 的第四颜色子像素 5 与其第二颜色子像素 3 共用数据线 7,第三个像素 1 的第四颜色子像素 5 与其第三颜色子像素 4 共用数据线 7。

[0044] 需要说明的是,虽然图 2 中三个第四颜色子像素块 51 位于第一颜色子像素 2、第二颜色子像素 3 和第三颜色子像素 4 的下方,但显然,该三个第四颜色子像素块 51 也可位于第一颜色子像素 2、第二颜色子像素 3 和第三颜色子像素 4 的上方。本发明实施例对此不进行限制。

[0045] 更进一步的,在本发明的第三个具体实施方式中,如图 3 所示,在同一像素单元中,任一像素 1 自左向右依次设置有第一颜色子像素 2、第二颜色子像素 3、第三颜色子像素 4。其中,各第四颜色子像素 5 依次位于第一个像素 1 的第一颜色子像素 2 和其第二颜色子像素 3 之间、第二个像素 1 的第二颜色子像素 3 和其第三颜色子像素 4 之间、第三个像素 1 的第三颜色子像素 4 与横向相邻的像素单元之间。即如图 3 所示,第三个像素 1 的第四颜色子像素 5 位于第三个像素 1 的最右侧。

[0046] 相应的,在同一像素单元中,第一个像素 1 的第四颜色子像素 5 与其第一颜色子像素 2 共用数据线 7,第二个像素 1 的第四颜色子像素 5 与其第二颜色子像素 3 共用数据线 7,第三个像素 1 的第四颜色子像素 5 与其第三颜色子像素 4 共用数据线 7。

[0047] 需要说明的是,在上述三个具体实施方式中,第一颜色子像素 2 可为红色子像素,第二颜色子像素 3 可为绿色子像素,第三颜色子像素 4 可为蓝色子像素,第四颜色子像素 5 可为白色或透明子像素。当然,第一颜色子像素 2 至第四颜色子像素 5 的颜色也可根据实际需要进行调整,本发明实施例对此不进行限制。

[0048] 显然,第一颜色子像素 2 至第四颜色子像素 5 的排布方式不限于上述三种具体实施方式,本发明实施例对此同样不进行限制。

[0049] 进一步的,结合图 1 至图 3 所示可知,每一像素单元自上而下设置有四条栅线 8,其中,第一条栅线 G1 用于驱动第一个像素 1 的第一颜色子像素 2、第二颜色子像素 3 和第三颜色子像素 4 的薄膜晶体管 6;第二条栅线 G2 用于驱动第一个像素 1 的第四颜色子像素 5、第二个像素 1 的第二颜色子像素 3 和第三颜色子像素 4 的薄膜晶体管 6;第三条栅线 G3 用于驱动第二个像素 1 的第一颜色子像素 2 和第四颜色子像素 5、第三个像素 1 的第三颜色子像素 4 的薄膜晶体管 6;第四条栅线 G4 用于驱动第三个像素 1 的第一颜色子像素 2、第二颜色子像素 3 和第四颜色子像素 5 的薄膜晶体管 6。

[0050] 可知,通过调整各数据线 7 的输入信号的时序,结合各条栅线 8 的驱动,可充分保证三条数据线 7 能够向四个子像素输入对应的灰度信号,保证四个子像素显示对应的灰度值,进而保证显示装置的正常显示。

[0051] 例如,在图 1 或图 2 或图 3 中,在第一时刻,第一条栅线 G1 输入驱动信号,驱动第一个像素 1 的第一颜色子像素 2、第二颜色子像素 3 和第三颜色子像素 4 的薄膜晶体管 6 开启;此时,各数据线 D1、D2 和 D3 分别输入第一个像素 1 的第一颜色子像素 2 的灰度信号、第二颜色子像素 3 的灰度信号和第三颜色子像素 4 的灰度信号,驱动该三个子像素显示对应的灰度。在第二时刻,第二条栅线 G2 输入驱动信号,驱动第一个像素 1 的第四颜色子像素 5、第二个像素 1 的第二颜色子像素 3 和第三颜色子像素 4 的薄膜晶体管 6 开启;此时,各

数据线 D1、D2 和 D3 分别输入第一个像素 1 的第四颜色子像素 5 的灰度信号、第二个像素 1 的第二颜色子像素 3 的灰度信号及其第三颜色子像素 4 的灰度信号,驱动该三个子像素显示对应的灰度。在第三时刻,第三条栅线 G3 输入驱动信号,驱动第二个像素 1 的第一颜色子像素 2 和第四颜色子像素 5、第三个像素 1 的第三颜色子像素 4 的薄膜晶体管 6 开启;此时,各数据线 D1、D2 和 D3 分别输入第二个像素 1 的第一颜色子像素 2 的灰度信号及其第四颜色子像素 5 的灰度信号、第三个像素 1 的第三颜色子像素 4 的灰度信号,驱动该三个子像素显示对应的灰度。在第四时刻,第四条栅线 G4 输入驱动信号,驱动第三个像素 1 的第一颜色子像素 2、第二颜色子像素 3 和第四颜色子像素 5 的薄膜晶体管 6 开启。此时,各数据线 D1、D2 和 D3 分别输入第三个像素 1 的第一颜色子像素 2 的灰度信号、第二颜色子像素 3 的灰度信号以及第四颜色子像素 4 的灰度信号,驱动该三个子像素显示对应的灰度。

[0052] 实施例二:

[0053] 本发明实施例提供了一种实施例一所示的显示装置的驱动方法,具体的,如图 4 所示,该驱动方法包括:

[0054] 步骤 S101、在第一时刻,第一条栅线输入驱动信号,驱动第一个像素的第一颜色子像素、第二颜色子像素和第三颜色子像素的薄膜晶体管开启。

[0055] 相应的,在第一时刻,三条数据线分别输入第一个像素的第一颜色子像素的灰度信号、第二颜色子像素的灰度信号及其第三颜色子像素的灰度信号,驱动各对应的子像素显示灰度。

[0056] 步骤 S102、在第二时刻,第二条栅线输入驱动信号,驱动第一个像素的第四颜色子像素、第二个像素的第二颜色子像素和第三颜色子像素的薄膜晶体管开启。

[0057] 相应的,在第二时刻,三条数据线分别输入第一个像素的第四颜色子像素的灰度信号、第二个像素的第二颜色子像素的灰度信号及其第三颜色子像素的灰度信号,驱动该三个子像素显示对应的灰度。

[0058] 步骤 S103、在第三时刻,第三条栅线输入驱动信号,驱动第二个像素的第一颜色子像素和第四颜色子像素、第三个像素的第三颜色子像素的薄膜晶体管开启。

[0059] 相应的,在第三时刻,三条数据线分别输入第二个像素的第一颜色子像素的灰度信号及其第四颜色子像素的灰度信号、第三个像素的第三颜色子像素的灰度信号,驱动该三个子像素显示对应的灰度。

[0060] 步骤 S104、在第四时刻,第四条栅线输入驱动信号,驱动第三个像素的第一颜色子像素、第二颜色子像素和第四颜色子像素的薄膜晶体管开启。

[0061] 相应的,在第四时刻,三条数据线分别输入第三个像素的第一颜色子像素的灰度信号、第二颜色子像素的灰度信号以及第四颜色子像素的灰度信号,驱动该三个子像素显示对应的灰度。

[0062] 针对每一个像素单元,重复执行上述四个步骤,直至显示面板上的最后一个像素单元,则显示面板的一幅显示画面显示完成。

[0063] 在本发明实施例中,第一颜色子像素可为红色子像素,第二颜色子像素可为绿色子像素,第三颜色子像素可为蓝色子像素,第四颜色子像素可为白色或透明子像素。当然,第一颜色子像素至第四颜色子像素的颜色也可根据实际需要进行调整,本发明实施例对此不进行限制。

[0064] 一般的,所述驱动信号为高电平脉冲信号。

[0065] 虽然本发明所公开的实施方式如上,但所述的内容只是为了便于理解本发明而采用的实施方式,并非用以限定本发明。任何本发明所属技术领域内的技术人员,在不脱离本发明所公开的精神和范围的前提下,可以在实施的形式上及细节上作任何的修改与变化,但本发明的专利保护范围,仍须以所附的权利要求书所界定的范围为准。

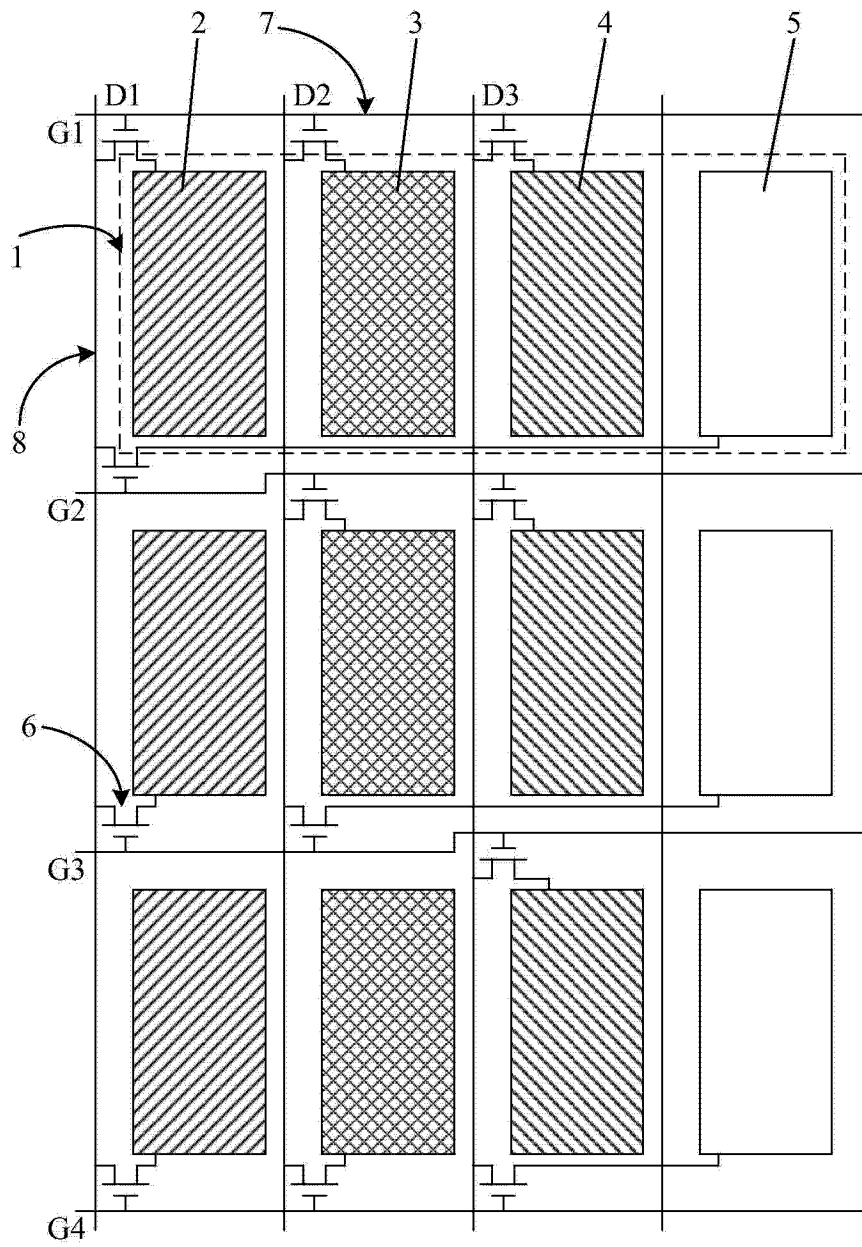


图 1

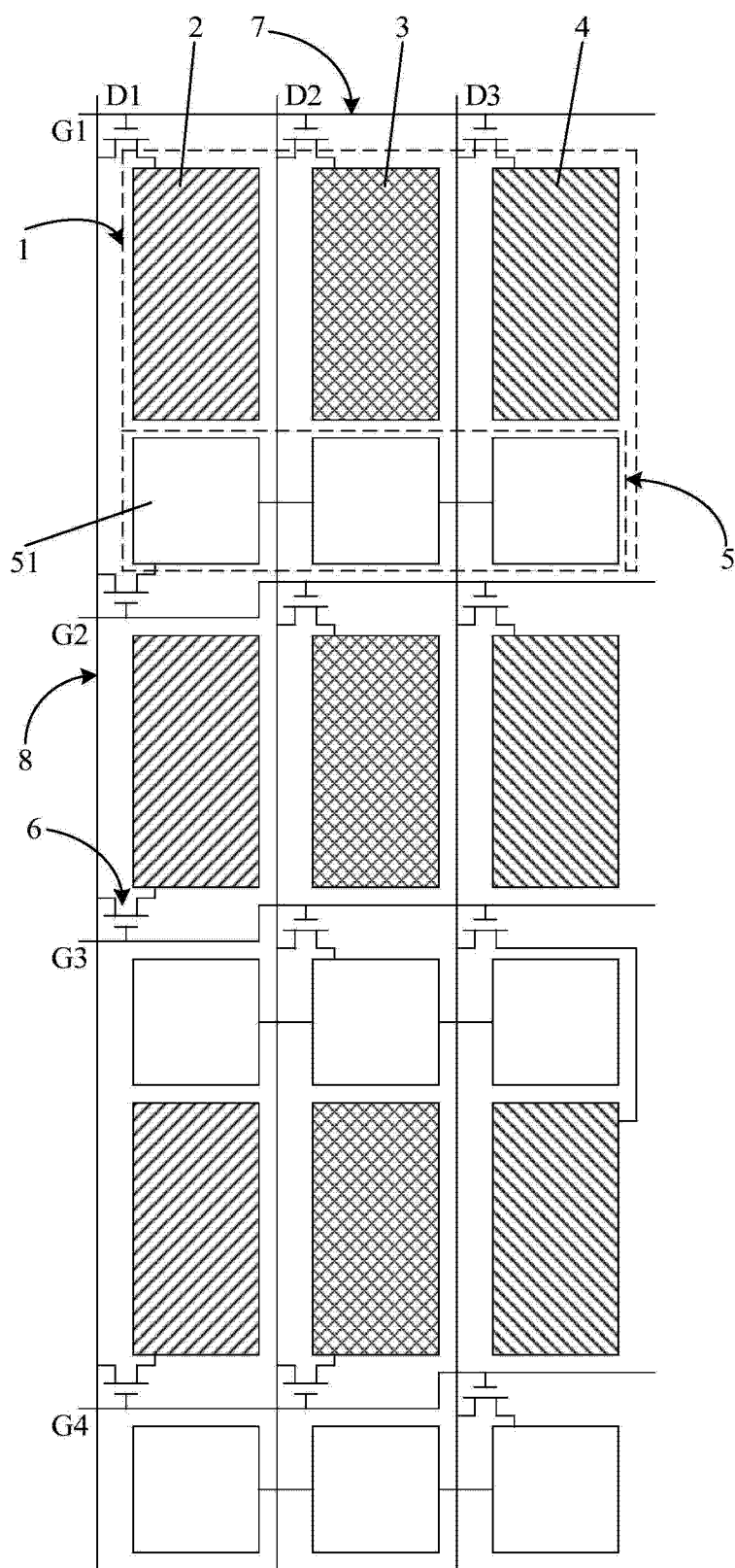


图 2

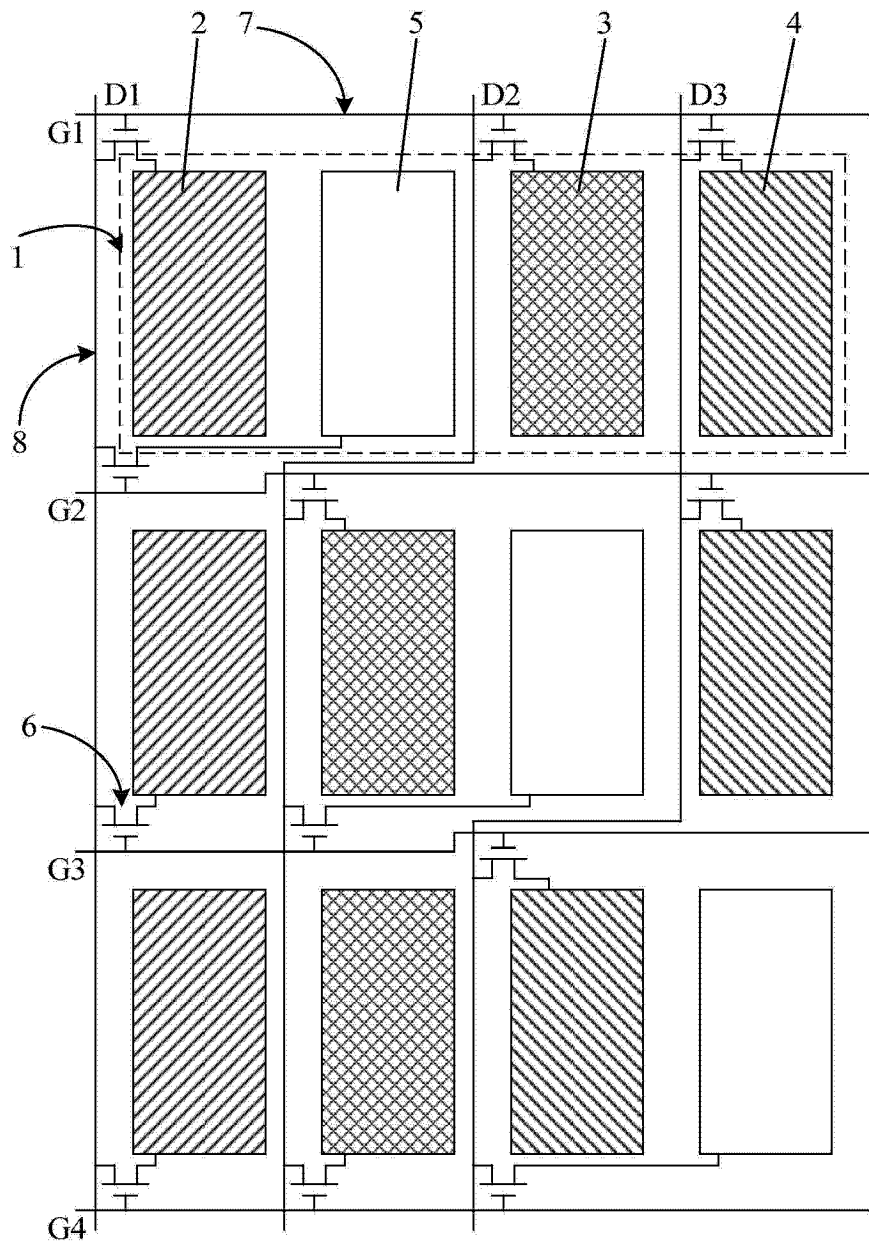


图 3

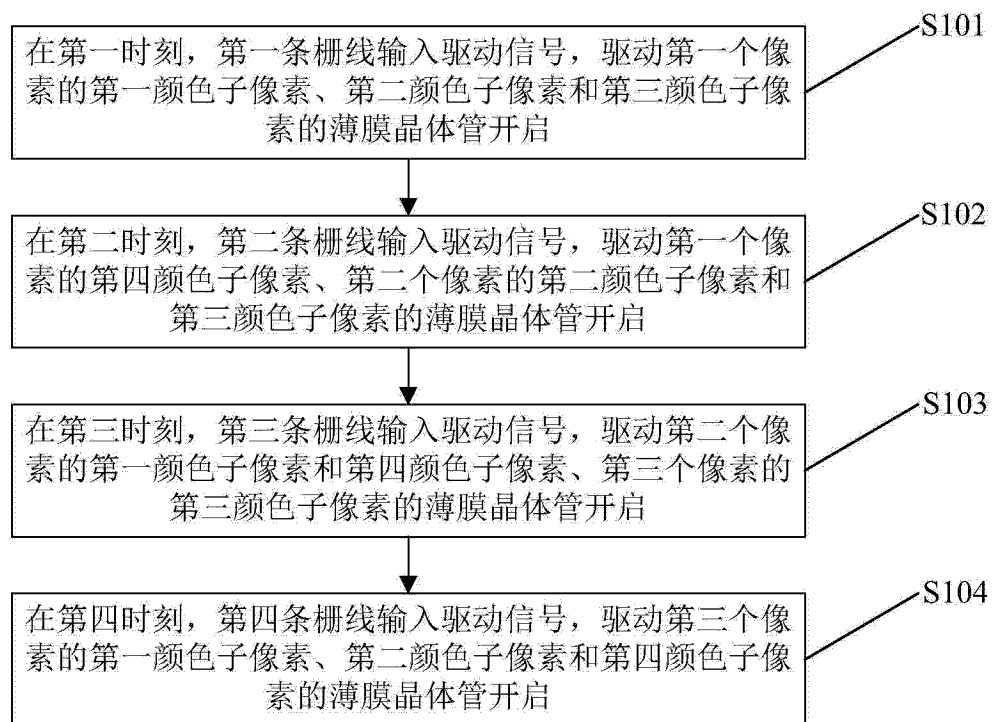


图 4

专利名称(译)	显示装置及其驱动方法		
公开(公告)号	CN104155823A	公开(公告)日	2014-11-19
申请号	CN201410440631.5	申请日	2014-09-01
[标]申请(专利权)人(译)	深圳市华星光电技术有限公司		
申请(专利权)人(译)	深圳市华星光电技术有限公司		
当前申请(专利权)人(译)	深圳市华星光电技术有限公司		
[标]发明人	廖作敏		
发明人	廖作敏		
IPC分类号	G02F1/1362 G02F1/1335 G02F1/133		
CPC分类号	G09G3/2003 G02F2001/134345 G02F2201/52 G09G3/2092 G09G3/3607 G09G2300/0426 G09G2300/0443 G09G2300/0452		
代理人(译)	张文娟		
其他公开文献	CN104155823B		
外部链接	Espacenet SIPO		

摘要(译)

本发明公开了一种显示装置及其驱动方法，属于显示技术领域，可以降低RGBW显示装置中数据线对光线透过率带来的负面影响。该显示装置，包括显示面板，所述显示面板包括多个阵列排布的像素单元，任一像素单元包括位于同一列且相邻的三个像素，任一像素包括第一颜色子像素、第二颜色子像素、第三颜色子像素、第四颜色子像素，其中：在同一像素单元中，三个第四颜色子像素分别与不同像素的第一颜色子像素、第二颜色子像素、第三颜色子像素共用数据线。本发明可用于液晶电视、液晶显示器、手机、平板电脑等显示装置。

