



(21)申请号 201910279935.0

(22)申请日 2019.04.09

(71)申请人 上海中航光电子有限公司

地址 201108 上海市闵行区华宁路3388号

(72)发明人 席克瑞 崔婷婷 刘保玲 秦锋
李小和

(74)专利代理机构 北京汇思诚业知识产权代理
有限公司 11444

代理人 王刚 龚敏

(51)Int.Cl.

G09G 3/36(2006.01)

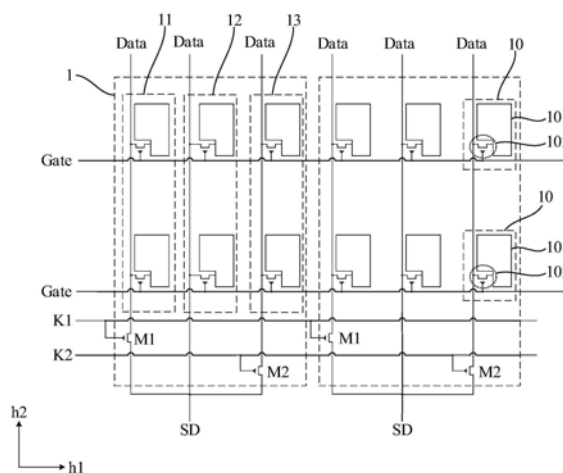
权利要求书2页 说明书8页 附图5页

(54)发明名称

液晶显示面板、显示装置和驱动方法

(57)摘要

本发明实施例提供一种液晶显示面板、显示装置和驱动方法,涉及显示技术领域,能够使用更简单的驱动方式驱动液晶显示面板实现电子标签的显示,驱动过程中的功耗较小、成本较低。该液晶显示面板包括:多列像素;与每列子像素对应的数据线;与每列像素对应的源极信号线;在每列像素中,第一控制开关管串联于第一子像素列对应的数据线和对应的源极信号线之间;第二控制开关管串联于第三子像素列对应的数据线和对应的源极信号线之间;第二子像素列对应的数据线电连接于对应的源极信号线;第二子像素列为白色子像素列。



1. 一种液晶显示面板,其特征在于,包括:

沿行方向排列的多列像素,每列所述像素包括沿所述行方向排列三列子像素,每列所述子像素包括沿列方向排列的多个子像素,所述三列子像素包括第一子像素列、第二子像素列和第三子像素列;

每个所述子像素包括像素电极和充电开关管,所述充电开关管的第一端电连接于所述像素电极;

与每行所述子像素对应的扫描线,所述扫描线电连接于对应的一行所述子像素的每个所述充电开关管的控制端;

与每列所述子像素对应的数据线,所述数据线电连接于对应的一列所述子像素的每个所述充电开关管的第二端;

与每列所述像素对应的源极信号线;

每列所述像素包括第一控制开关管,在每列所述像素中,所述第一控制开关管串联于所述第一子像素列对应的所述数据线和对应的所述源极信号线之间;

每列所述像素包括第二控制开关管,在每列所述像素中,所述第二控制开关管串联于所述第三子像素列对应的所述数据线和对应的所述源极信号线之间;

在每列所述像素中,所述第二子像素列对应的所述数据线电连接于对应的所述源极信号线;

所述第二子像素列为白色子像素列。

2. 根据权利要求1所述的液晶显示面板,其特征在于,还包括:

第一控制信号线,电连接于每个所述第一控制开关管的控制端;

第二控制信号线,电连接于每个所述第二控制开关管的控制端。

3. 根据权利要求1所述的液晶显示面板,其特征在于,

所有所述第一子像素列中的每个所述子像素为相同颜色子像素;

所有所述第三子像素列中的每个所述子像素为相同颜色子像素。

4. 根据权利要求3所述的液晶显示面板,其特征在于,

所述第一子像素列和所述第三子像素列中的一者为黄色子像素列,所述第一子像素列和所述第三子像素列中的另外一者为白色子像素列。

5. 根据权利要求3所述的液晶显示面板,其特征在于,

所述第一子像素列和所述第三子像素列中的一者为黄色子像素列,所述第一子像素列和所述第三子像素列中的另外一者为红色子像素列。

6. 根据权利要求4或5所述的液晶显示面板,其特征在于,

所述黄色子像素列中的每个所述子像素包括用于滤光的红色色阻和绿色色阻。

7. 根据权利要求1所述的液晶显示面板,其特征在于,

所述液晶显示面板包括显示区域和非显示区域,所述第一控制开关管和所述第二控制开关管位于所述非显示区域。

8. 一种显示装置,其特征在于,包括如权利要求1至7中任意一项所述的液晶显示面板。

9. 一种驱动方法,其特征在于,用于如权利要求1至7中任意一项所述的液晶显示面板,所述驱动方法包括:

周期性的充电时段,每个所述充电时段包括第一充电时段和第二充电时段;

在所述第一充电时段,控制所述第一控制开关管导通,控制所述第二控制开关管截止,使所述数据线上的数据电压传输至所述第一子像素列中的所述像素电极和所述第二子像素列中的所述像素电极;

在所述第二充电时段,控制所述第一控制开关管截止,控制所述第二控制开关管导通,使所述数据线上的数据电压传输至所述第二子像素列中的所述像素电极和所述第三子像素列中的所述像素电极。

10. 根据权利要求9所述的驱动方法,其特征在于,

在所述第一充电时段,依次为每一条所述扫描线提供导通电平,以使所述子像素逐行进入充电状态,所述进入充电状态的子像素中的所述充电开关管导通,控制所述第一控制开关管导通,控制所述第二控制开关管截止,使所述数据线上的数据电压逐行传输至所述第一子像素列和所述第二子像素列中所述进入充电状态的子像素中的所述像素电极;

在所述第二充电时段,依次为每一条所述扫描线提供导通电平,以使所述子像素逐行进入充电状态,控制所述第一控制开关管截止,控制所述第二控制开关管导通,使所述数据线上的数据电压逐行传输至所述第二子像素列和所述第三子像素列中所述进入充电状态的子像素中的所述像素电极。

液晶显示面板、显示装置和驱动方法

技术领域

[0001] 本发明涉及显示技术领域,尤其涉及一种液晶显示面板、显示装置和驱动方法。

背景技术

[0002] 电子标签是一种可替代传统纸质标签的显示装置,由于其应用场景的要求,通常只需要显示三种特定颜色,实现简单的画面即可,例如,显示白底黑字、或者黄底黑字等。

[0003] 现有的液晶显示面板,可以实现丰富的彩色画面显示,因此,如果使用现有的液晶显示面板来实现电子标签的显示,在驱动过程中的功耗较大,成本较高。

发明内容

[0004] 本发明实施例提供一种液晶显示面板、显示装置和驱动方法,能够使用更简单的驱动方式驱动液晶显示面板实现电子标签的显示,驱动过程中的功耗较小、成本较低。

[0005] 一方面,本发明实施例提供一种液晶显示面板,包括:

[0006] 沿行方向排列的多列像素,每列所述像素包括沿所述行方向排列三列子像素,每列所述子像素包括沿列方向排列的多个子像素,所述三列子像素包括第一子像素列、第二子像素列和第三子像素列;

[0007] 每个所述子像素包括像素电极和充电开关管,所述充电开关管的第一端电连接于所述像素电极;

[0008] 与每行所述子像素对应的扫描线,所述扫描线电连接于对应的一行所述子像素的每个所述充电开关管的控制端;

[0009] 与每列所述子像素对应的数据线,所述数据线电连接于对应的一列所述子像素的每个所述充电开关管的第二端;

[0010] 与每列所述像素对应的源极信号线;

[0011] 每列所述像素包括第一控制开关管,在每列所述像素中,所述第一控制开关管串联于所述第一子像素列对应的所述数据线和对应的所述源极信号线之间;

[0012] 每列所述像素包括第二控制开关管,在每列所述像素中,所述第二控制开关管串联于所述第三子像素列对应的所述数据线和对应的所述源极信号线之间;

[0013] 在每列所述像素中,所述第二子像素列对应的所述数据线电连接于对应的所述源极信号线;

[0014] 所述第二子像素列为白色子像素列。

[0015] 可选地,上述液晶显示面板还包括:

[0016] 第一控制信号线,电连接于每个所述第一控制开关管的控制端;

[0017] 第二控制信号线,电连接于每个所述第二控制开关管的控制端。

[0018] 可选地,所有所述第一子像素列中的每个所述子像素为相同颜色子像素;

[0019] 所有所述第三子像素列中的每个所述子像素为相同颜色子像素。

[0020] 可选地,所述第一子像素列和所述第三子像素列中的一者为黄色子像素列,所述

第一子像素列和所述第三子像素列中的另外一者为白色子像素列。

[0021] 可选地,所述第一子像素列和所述第三子像素列中的一者为黄色子像素列,所述第一子像素列和所述第三子像素列中的另外一者为红色子像素列。

[0022] 可选地,所述黄色子像素列中的每个所述子像素包括用于滤光的红色色阻和绿色色阻。

[0023] 可选地,所述液晶显示面板包括显示区域和非显示区域,所述第一控制开关管和所述第二控制开关管位于所述非显示区域。

[0024] 另一方面,本发明实施例还提供一种显示装置,包括上述的液晶显示面板。

[0025] 另一方面,本发明实施例还提供一种驱动方法,用于上述的液晶显示面板,所述驱动方法包括:

[0026] 周期性的充电时段,每个所述充电时段包括第一充电时段和第二充电时段;

[0027] 在所述第一充电时段,控制所述第一控制开关管导通,控制所述第二控制开关管截止,使所述数据线上的数据电压传输至所述第一子像素列中的所述像素电极和所述第二子像素列中的所述像素电极;

[0028] 在所述第二充电时段,控制所述第一控制开关管截止,控制所述第二控制开关管导通,使所述数据线上的数据电压传输至所述第二子像素列中的所述像素电极和所述第三子像素列中的所述像素电极。

[0029] 可选地,在所述第一充电时段,依次为每一条所述扫描线提供导通电平,以使所述子像素逐行进入充电状态,所述进入充电状态的子像素中的所述充电开关管导通,控制所述第一控制开关管导通,控制所述第二控制开关管截止,使所述数据线上的数据电压逐行传输至所述第一子像素列和所述第二子像素列中所述进入充电状态的子像素中的所述像素电极;

[0030] 在所述第二充电时段,依次为每一条所述扫描线提供导通电平,以使所述子像素逐行进入充电状态,控制所述第一控制开关管截止,控制所述第二控制开关管导通,使所述数据线上的数据电压逐行传输至所述第二子像素列和所述第三子像素列中所述进入充电状态的子像素中的所述像素电极。

[0031] 本发明实施例中的液晶显示面板、显示装置和驱动方法,一方面,对于一个像素,其中的三个子像素通过同一条源极信号线连接驱动芯片,无需每个子像素通过单独的引脚连接驱动芯片,从而节省了驱动芯片的引脚数量,降低了成本;另一方面,对于一个像素,其中的三个子像素只需要接收两种独立的数据电压,无需驱动芯片分别对每个子像素产生对应的数据电压信号,从而降低了驱动芯片的功耗。

附图说明

[0032] 为了更清楚地说明本发明实施例或现有技术中的技术方案,下面将对实施例或现有技术描述中所需要使用的附图作一简单地介绍,显而易见地,下面描述中的附图是本发明的一些实施例,对于本领域普通技术人员来讲,在不付出创造性劳动性的前提下,还可以根据这些附图获得其他的附图。

[0033] 图1为本发明实施例中一种液晶显示面板部分区域的结构示意图;

[0034] 图2为图1中部分区域的一种局部放大示意图;

- [0035] 图3为图2中像素对应的一种时序信号图；
[0036] 图4为图2中液晶显示面板的一种结构示意图；
[0037] 图5为本发明实施例中一种显示装置的结构示意图。

具体实施方式

[0038] 为使本发明实施例的目的、技术方案和优点更加清楚，下面将结合本发明实施例中的附图，对本发明实施例中的技术方案进行清楚、完整地描述，显然，所描述的实施例是本发明一部分实施例，而不是全部的实施例。基于本发明中的实施例，本领域普通技术人员在没有作出创造性劳动前提下所获得的所有其他实施例，都属于本发明保护的范围。

[0039] 在本发明实施例中使用的术语是仅仅出于描述特定实施例的目的，而非旨在限制本发明。在本发明实施例和所附权利要求书中所使用的单数形式的“一种”、“所述”和“该”也旨在包括多数形式，除非上下文清楚地表示其他含义。

[0040] 如图1和图2所示，图1为本发明实施例中一种液晶显示面板部分区域的结构示意图，图2为图1中部分区域的一种局部放大示意图，本发明实施例提供一种液晶显示面板，包括：沿行方向h1排列的多列像素1，每列像素1包括沿行方向h1排列三列子像素10，每列子像素1包括沿列方向h2排列的多个子像素10，每列像素1中的三列子像素10包括第一子像素列11、第二子像素列12和第三子像素列13；每个子像素10包括像素电极101和充电开关管102，充电开关管102的第一端电连接于像素电极101；与每行子像素10对应的扫描线Gate，扫描线Gate电连接于对应的一行子像素10的每个充电开关管102的控制端；与每列子像素10对应的数据线Data，数据线Data电连接于对应的一列子像素10的每个充电开关管102的第二端，即充电开关管102串联于对应的像素电极101和对应的数据线Data之间；与每列像素1对应的源极信号线SD；每列像素1包括第一控制开关管M1，在每列像素1中，第一控制开关管M1串联于第一子像素列11对应的数据线Data和对应的源极信号线SD之间；每列像素1包括第二控制开关管M2，在每列像素1中，第二控制开关管M2串联于第三子像素列13对应的数据线Data和对应的源极信号线SD之间；在每列像素1中，第二子像素列12对应的数据线Data电连接于对应的源极信号线SD；第二子像素列12为白色子像素列。

[0041] 如图1、图2和图3所示，图3为图2中像素对应的一种时序信号图，本发明实施例还提供一种驱动方法，用于上述的液晶显示面板，需要说明的是，在图3中，VGate1、VGate2、…、VGateN分别用于表示第一条扫描线Gate、第二条扫描线Gate、…、第N条扫描线Gate的电压，第一控制开关管M1的控制端电连接于第一控制信号线K1，第二控制开关管M2的控制端电连接于第二控制信号线K2，VK1用于表示第一控制信号线K1的电压，VK2用于表示第二控制信号线K2的电压，需要说明的是，图2中的开关管均为P型晶体管，P型晶体管具有低电平导通、高电平截止的特性，而N型晶体管具有高电平导通、低电平截止的特性，本发明实施例对于开关管的类型不作限定，仅以P型晶体管为例进行说明，驱动方法包括：周期性的充电时段t，每个充电时段t包括第一充电时段t1和第二充电时段t2；在第一充电时段t1，控制第一控制开关管M1导通，控制第二控制开关管M2截止，使数据线Data上的数据电压传输至第一子像素列11中的像素电极101和第二子像素列12中的像素电极101；在第二充电时段t2，控制第一控制开关管M1截止，控制第二控制开关管M2导通，使数据线Data上的数据电压传输至第二子像素列12中的像素电极101和第三子像素列13中的像素电极101。

[0042] 具体地,在本发明实施例中,液晶显示面板还包括公共电极、液晶层和彩膜基板(图中未示出),液晶显示面板在工作过程中,公共电极上施加公共电极电压,每个像素电极上施加对应的像素电极电压,像素电极和公共电极之间产生电场,在电场作用下,子像素对应的液晶层中的液晶偏转,以实现子像素对应的灰阶显示,彩膜基板上具有与子像素对应的色阻,用于对子像素的出射光进行滤光,以显示对应的颜色,能够理解地,并不是每个子像素都对应设置色阻,对于用于发白光的子像素,其彩膜基板可以对应透光膜层,以使白光直接通过,实现白色子像素的显示。在本发明实施例中,液晶显示面板的应用场景为电子标签,因此无需实现丰富的色彩显示,只需要通过驱动实现简单的颜色和图案显示即可。数据线Data用于为子像素提供数据电压,为对应的子像素的像素电极进行充电,数据线Data通过源极信号线SD电连接于驱动芯片(图中未示出),由驱动芯片产生数据电压。每列像素1包括沿列方向h2排列的多个像素,每个像素包括沿行方向h1排列的三个子像素10,每条源极信号线SD用于单独电连接于驱动芯片,用于为一系列像素1提供数据电压,即为三列子像素提供数据电压。

[0043] 以下通过图2中一个像素的驱动过程为例对本发明实施例中的液晶显示面板和驱动方法进行说明:

[0044] 如图2和图3所示,例如,对于左上角的三个子像素10所组成的像素的充电过程,在第一充电时段t1,扫描线Gate为低电平(导通电平)时,控制该像素中每个子像素10的充电开关管102均导通,第一控制信号线K1为低电平(导通电平),控制第一控制开关管M1导通,第二控制信号线K2为高电平(截止电平),控制第二控制开关管M2截止,该像素对应的源极信号线SD上的数据电压通过第一控制开关管M1和第一子像素列11的第一行子像素10中的充电开关管102传输至其中第一个像素电极101,同时,源极信号线SD上的数据电压通过第二子像素列12的第一行子像素10中的充电开关管102传输至其中第二个子像素10中的像素电极101,即实现了为该像素中前两个子像素10的充电;在第二充电时段t2,扫描线Gate为低电平(导通电平)时,控制该像素中每个子像素10的充电开关管102均导通,第一控制信号线K1为高电平,控制第一控制开关管M1截止,第二控制信号线K2为低电平,控制第二控制开关管M2导通,源极信号线SD上的数据电压通过第二子像素列12的第一行子像素10中的充电开关管102传输至其中第二个子像素10中的像素电极101,同时,源极信号线SD上的数据电压通过第二控制开关管M2和第三子像素列13的第一行子像素10中的充电开关管102传输至其中第三个像素电极101,即实现了为该像素中后两个子像素10的充电。第一充电时段t1和第二充电时段t2组成整个像素的充电过程,一个像素包括三个子像素10,其中,第二个子像素10中像素电极101在第一充电时段t1和第二充电时段t2均会接收同一条源极信号线SD上的数据电压信号,因此,第二个子像素10中像素电极101上的像素电压由第二充电时段t2时源极信号线SD上的数据电压决定。

[0045] 需要说明的是,在现有技术中,液晶显示面板用于呈现丰富的色彩,例如,一个像素包括红色子像素、蓝色子像素和绿色子像素,每个子像素对应的像素电极接收对应点的数据电压,数据电压值与子像素的灰阶值相关,用于反映子像素的亮度,三种不同颜色、不同亮度的子像素叠加形成一个彩色像素,大量的像素实现了整个液晶显示面板的彩色图形显示。因此,在现有技术中,一方面,每个子像素都需要单独的引脚连接驱动芯片,驱动芯片需要较多的引脚,成本较高;另一方面,每个子像素都需要接受独立的数据电压,而数据电

压来自于驱动芯片,因此,在驱动过程中,驱动芯片驱动对应每个子像素产生独立的数据电压信号,功耗较高。而在本发明实施例中,液晶显示面板仅用于显示画面即可,第二子像素列12为白色子像素列,即第二子像素列12无需与其他颜色的子像素来共同形成彩色像素,而是仅仅起到增亮的作用,在同一个像素的充电过程中,第二子像素列12和第三子像素列13同时在第二充电时段 t_2 时接收同一条源极信号线SD上的数据电压,因此,第二子像素列12对应的灰阶值和第三子像素列13对应的灰阶值相同,即通过第一子像素列11和第三子像素列13之间不同颜色的组合来实现彩色像素的显示,由于无需实现丰富的色彩,因此,两种颜色的组合即可以实现电子标签的显示。

[0046] 本发明实施例中的液晶显示面板和驱动方法,一方面,对于一个像素,其中的三个子像素通过同一条源极信号线连接驱动芯片,无需每个子像素通过单独的引脚连接驱动芯片,从而节省了驱动芯片的引脚数量,降低了成本;另一方面,对于一个像素,其中的三个子像素只需要接收两种独立的数据电压,无需驱动芯片分别对每个子像素产生对应的数据电压信号,从而降低了驱动芯片的功耗。

[0047] 可选地,上述液晶显示面板,还包括:第一控制信号线K1,电连接于每个第一控制开关管M1的控制端;第二控制信号线K2,电连接于每个第二控制开关管M2的控制端。

[0048] 具体地,由于每列像素1具有相同的结构,因此,每列像素1可以使用相同的方式来驱动,以降低驱动过程中的功耗,在整个液晶显示面板中,使用同一条第一控制信号线K1电连接每列像素1对应的第一控制开关管M1的控制端,使用同一条第一控制信号线K2电连接每列像素1对应的第二控制开关管M2。

[0049] 可选地,所有第一子像素列11中的每个子像素10为相同颜色子像素;所有第三子像素列13中的每个子像素10为相同颜色子像素。

[0050] 具体地,具体地,当第一控制信号线K1电连接于每列像素1对应的第一控制开关管M1,第二控制信号线K2电连接于每列像素1对应的第二控制开关管M2时,每列像素1具有相同的驱动过程,设置所有的第一子像素列11中的子像素10为相同颜色子像素,所有的第二子像素列12中的子像素10为白色子像素,所有第三子像素列13中的子像素10为相同颜色子像素,由于电子标签所显示的图像比较简单,因此,相邻像素显示相同颜色的概率较大,在子像素10逐行扫描进行充电的过程中,当列方向上相邻的像素显示相同颜色时,无需改变源极信号线SD上的数据电压,因此,驱动芯片的功耗较低。

[0051] 可选地,第一子像素列11和第三子像素列13中的一者为黄色子像素列,第一子像素列11和第三子像素列13中的另外一者为白色子像素列。

[0052] 具体地,例如,第一子像素列11中的子像素10为黄色子像素,第二子像素列12中的子像素10为白色子像素,第三子像素列13中的子像素10为白色子像素,电子标签中,需要显示两种颜色或三种颜色,例如,显示黄底白字、黄底黑字等画面,对于画面中黄色位置处的像素,在第一充电时段 t_1 ,第一子像素列11中的像素电极101和第二子像素列12中的像素电极101接收最大灰阶值对应的数据电压,在第二充电时段 t_2 ,第二子像素列12中的像素电极101和第三子像素列13中的像素电极101接收最大灰阶值对应的数据电压,使得该像素充电完成之后,实现黄色像素的显示;对于画面中白色位置处的像素,在第一充电时段 t_1 ,第一子像素列11中的像素电极101和第二子像素列12中的像素电极101接收最小灰阶值对应的数据电压,在第二充电时段 t_2 ,第二子像素列12中的像素电极101和第三子像素列13中的像

素电极101接收最大灰阶值对应的数据电压,使得该像素充电完成之后,实现白色像素的显示;对于画面中黑色位置处的像素,在第一充电时段 t_1 ,第一子像素列11中的像素电极101和第二子像素列12中的像素电极101接收最小灰阶值对应的数据电压,在第二充电时段 t_2 ,第二子像素列12中的像素电极101和第三子像素列13中的像素电极101接收最小灰阶值对应的数据电压,使得该像素充电完成之后,实现黑色像素的显示。

[0053] 可选地,第一子像素列11和第三子像素列13中的一者为黄色子像素列,第一子像素列11和第三子像素列13中的另外一者为红色子像素列。

[0054] 具体地,例如,第一子像素列11中的子像素10为黄色子像素,第二子像素列12中的子像素10为白色子像素,第三子像素列13中的子像素10为红色子像素,例如,对于画面中黄色位置处的像素,在第一充电时段 t_1 ,第一子像素列11中的像素电极101和第二子像素列12中的像素电极101接收最大灰阶值对应的数据电压,在第二充电时段 t_2 ,第二子像素列12中的像素电极101和第三子像素列13中的像素电极101接收最小灰阶值对应的数据电压,使得该像素充电完成之后,实现黄色像素的显示;对于画面中红色位置处的像素,在第一充电时段 t_1 ,第一子像素列11中的像素电极101和第二子像素列12中的像素电极101接收最小灰阶值对应的数据电压,在第二充电时段 t_2 ,第二子像素列12中的像素电极101和第三子像素列13中的像素电极101接收最大灰阶值对应的数据电压,使得该像素充电完成之后,实现红色像素的显示;对于画面中黑色位置处的像素,在第一充电时段 t_1 和第二充电时段 t_2 ,第一子像素列11、第二子像素列12以及第三子像素列13中的像素电极101均接收最小灰阶值对应的数据电压,使得该像素充电完成之后,实现黑色像素的显示。

[0055] 可选地,黄色子像素列中的每个子像素10包括用于滤光的红色色阻和绿色色阻。

[0056] 具体地,黄色子像素列中的每个子像素10为黄色子像素,对于黄色子像素,一种实现方式是在彩膜基板上设置对应的黄色色阻,用于将出射光直接滤光为黄色光后出射;但是,由于黄色色阻的制备成本较高,另一种实现方式即将该子像素的开口划分为两部分,其中一部分设置红色色阻,另外一部分设置绿色色阻,将出射光滤光为红色光和绿色光出射,红色光和绿色光组合后即可被人眼感知为黄色。

[0057] 可选地,如图1、图2和图4所示,图4为图2中液晶显示面板的一种结构示意图,液晶显示面板包括显示区域01和非显示区域02,第一控制开关管M1和第二控制开关管M2位于非显示区域02。由于第一控制开关管M1和第二控制开关管M2用于对同一列像素1进行充电控制,因此,将第一控制开关管M1和第二控制开关管M2设置于非显示区域02,可以节省显示区域01的空间,以提高显示区域01的光透过率。

[0058] 可选地,,如图1、图2和图3所示,在上述方法中,在第一充电时段 t_1 ,依次为每一条扫描线Gate提供导通电平(低电平),以使子像素10逐行进入充电状态,进入充电状态的子像素10中的充电开关管102导通,控制第一控制开关管M1导通,控制第二控制开关管M2截止,使数据线Data上的数据电压逐行传输至第一子像素列11和第二子像素列12中进入充电状态的子像素10中的像素电极101;在第二充电时段 t_2 ,依次为每一条扫描线Gate提供导通电平(低电平),以使子像素10逐行进入充电状态,控制第一控制开关管M1截止,控制第二控制开关管M2导通,使数据线Data上的数据电压逐行传输至第二子像素列12和第三子像素列13中进入充电状态的子像素10中的像素电极101。

[0059] 具体地,例如,在第一充电时段 t_1 ,首先,为第一行子像素10对应的扫描线Gate提

供低电平,此时,其他扫描线Gate均提供高电平,即第一行子像素10中所有的充电开关管102均导通,而其他行子像素10对应的充电开关管102均截止,即使第一行子像素10进入充电状态,而其他行子像素10进入非充电状态,由于第一控制开关管M1导通,第二控制开关管M2截止,源极信号线SD上的数据电压传输至第一子像素列11中的像素电极101和第二子像素列12中的像素电极101,以此来实现第一行子像素10中第一子像素列11和第二子像素列12的充电;当第一行子像素10中第一子像素列11和第二子像素列12充电完成之后,为第二行子像素10对应的扫描线Gate提供低电平,此时其他扫描线均提供高电平,即第二行子像素10中所有的充电开关管102均导通,而其他行子像素10对应的充电开关管102均截止,即使第二行子像素10进入充电状态,而其他行子像素10进入非充电状态,源极信号线SD上的数据电压传输至第二行子像素10中第一子像素列11中的像素电极101和第二子像素列12中的像素电极101,以此来实现第二行子像素10中第一子像素列11和第二子像素列12的充电;以此类推,在第一充电时段 t_1 内,完成所有行子像素10中第一子像素列11和第二子像素列12的充电,然后进入第二充电时段 t_2 。在第二充电时段 t_2 ,首先,为第一行子像素10对应的扫描线Gate提供低电平,此时,其他扫描线Gate均提供高电平,即第一行子像素10中所有的充电开关管102均导通,而其他行子像素10对应的充电开关管102均截止,即使第一行子像素10进入充电状态,而其他行子像素10进入非充电状态,由于第一控制开关管M1截止,第二控制开关管M2导通,源极信号线SD上的数据电压传输至第一行子像素10中第二子像素列12中的像素电极101和第三子像素列13中的像素电极101,以此来实现第一行子像素10中第二子像素列12和第三子像素列13的充电;当第一行子像素10中第二子像素列12和第三子像素列13充电完成之后,为第二行子像素10对应的扫描线Gate提供低电平,此时其他扫描线均提供高电平,即第二行子像素10中所有的充电开关管102均导通,而其他行子像素10对应的充电开关管102均截止,即使第二行子像素10进入充电状态,而其他行子像素10进入非充电状态,源极信号线SD上的数据电压传输至第二行子像素10中第二子像素列12中的像素电极101和第三子像素列13中的像素电极101,以此来实现第二行子像素10中第二子像素列12和第三子像素列13的充电;以此类推,在第二充电时段 t_2 内,完成所有行子像素10中第二子像素列12和第三子像素列13的充电。在由第一充电时段 t_1 和第二充电时段 t_2 组成的充电时段 t 中,完成液晶显示面板中所有子像素10的充电,实现液晶显示面板完整画面的一次刷新,然后,进入下一个充电时段 t ,进行下一次画面的刷新。

[0060] 需要说明的是,本发明实施例中的液晶显示面板,可以应用上述驱动方法进行驱动,也可以应用其他的驱动方法进行驱动,由于液晶显示面板用作电子标签,而电子标签的画面无需频繁变化,因此,例如,可以设置扫描线Gate由驱动芯片直接控制,无需持续频繁地对液晶显示面板进行刷新,而是当电子标签的画面发生变化时,直接在画面发生变化的区域通过相应的扫描线Gate和数据线Data以及第一控制信号线K1和第二控制信号线K2对相应的子像素10进行充电,以实现显示画面的刷新。

[0061] 如图5所示,图5为本发明实施例中一种显示装置的结构示意图,本发明实施例还提供一种显示装置,包括上述的液晶显示面板100。

[0062] 其中,液晶显示面板100的具体结构和原理与上述实施例相同,在此不再赘述。显示装置可以是例如触摸显示屏、电纸书或电子标签等任何具有显示功能的电子设备。

[0063] 以上所述仅为本发明的较佳实施例而已,并不用以限制本发明,凡在本发明的精

神和原则之内,所做的任何修改、等同替换、改进等,均应包含在本发明保护的范围之内。

[0064] 最后应说明的是:以上各实施例仅用以说明本发明的技术方案,而非对其限制;尽管参照前述各实施例对本发明进行了详细的说明,本领域的普通技术人员应当理解:其依然可以对前述各实施例所记载的技术方案进行修改,或者对其中部分或者全部技术特征进行等同替换;而这些修改或者替换,并不使相应技术方案的本质脱离本发明各实施例技术方案的范围。

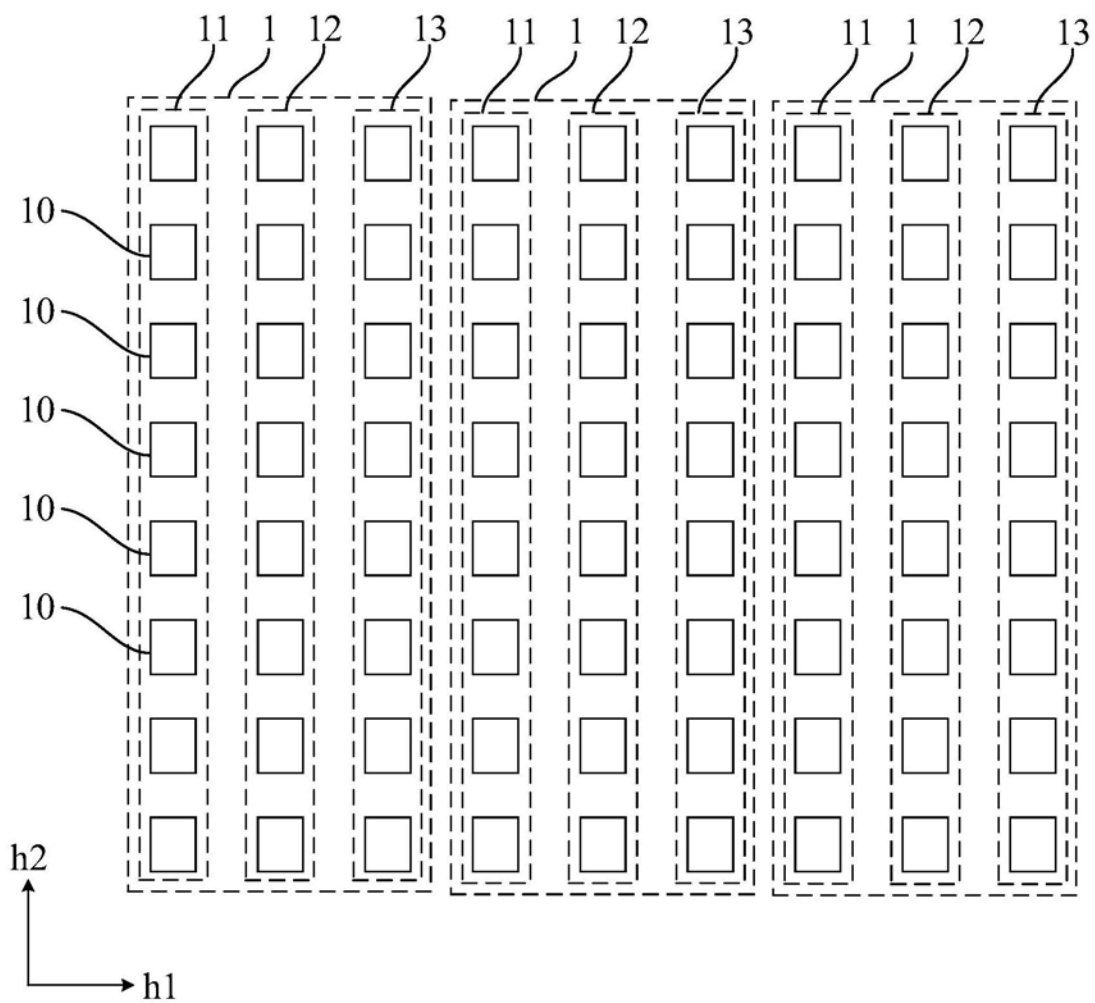


图1

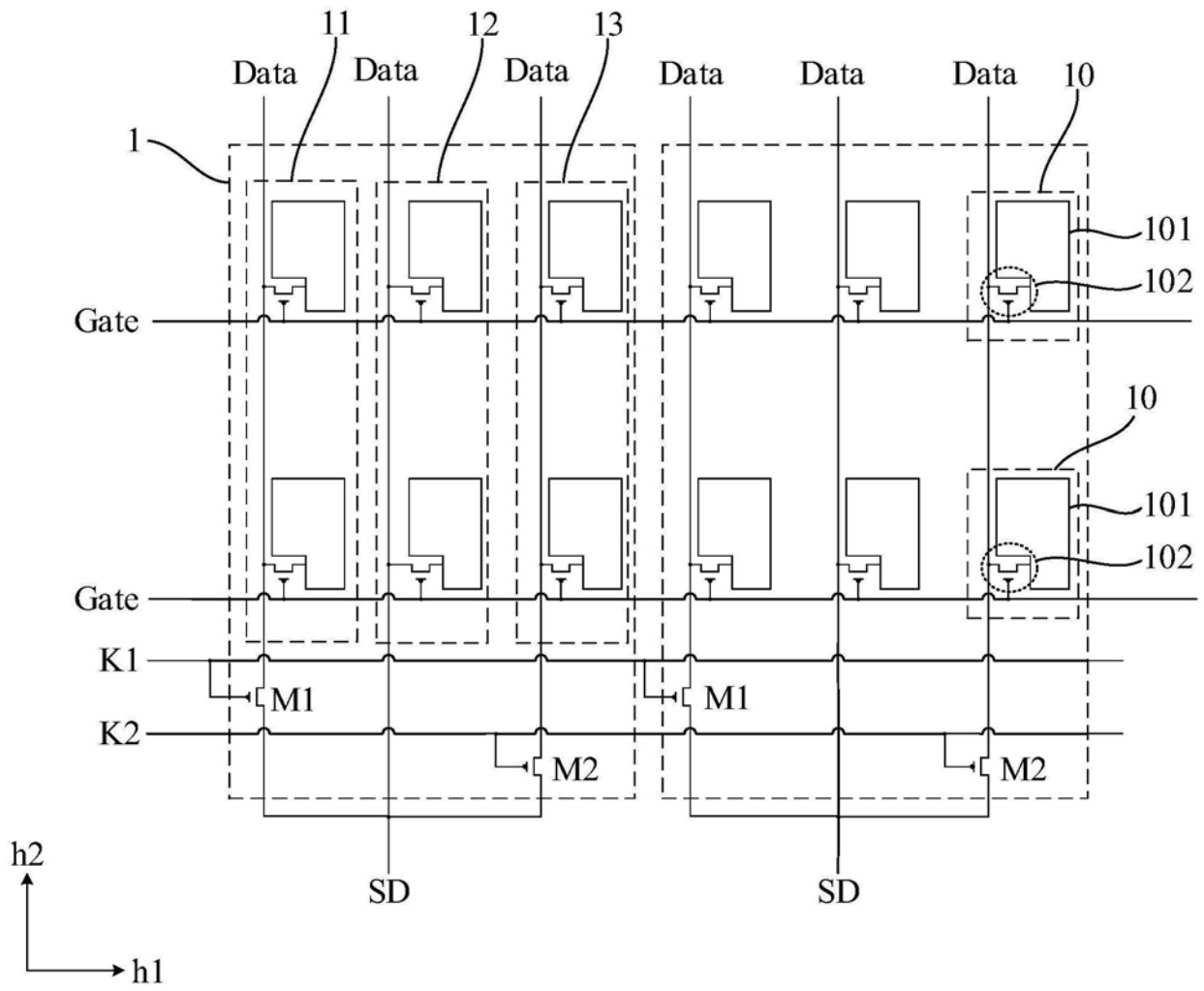


图2

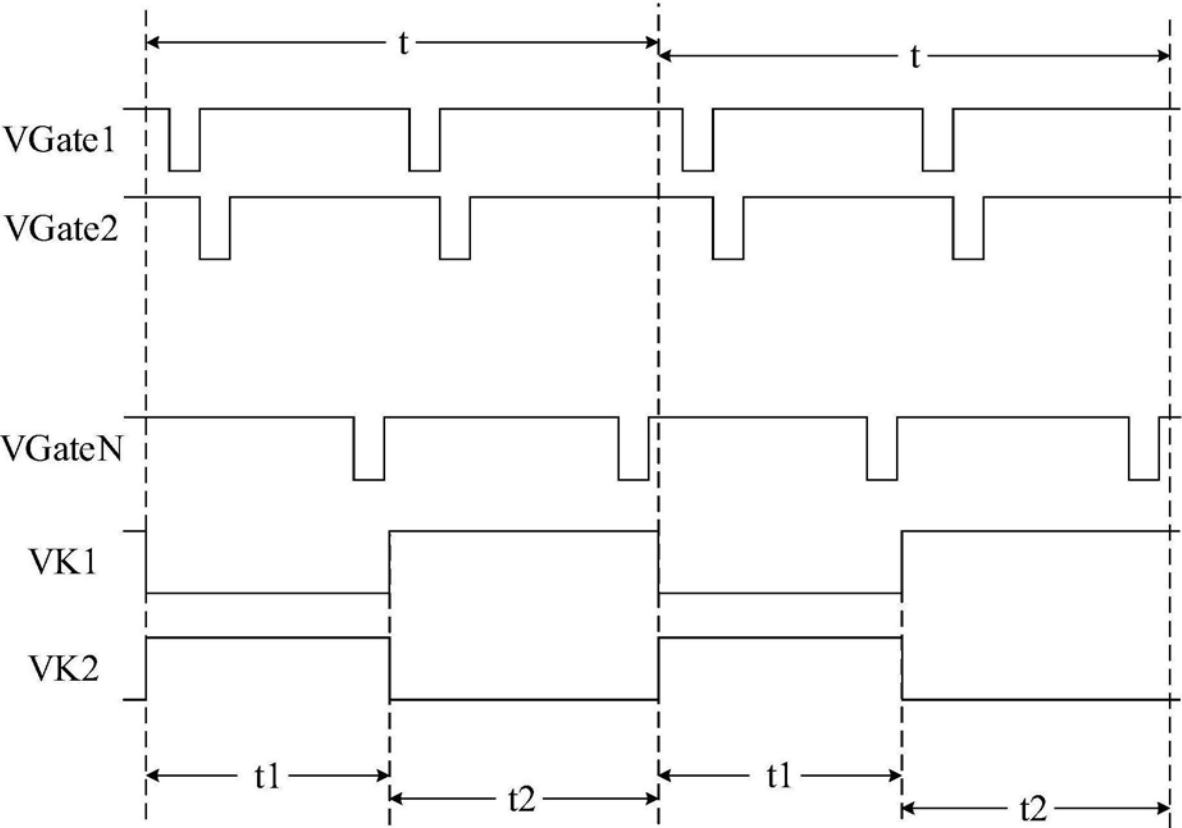


图3

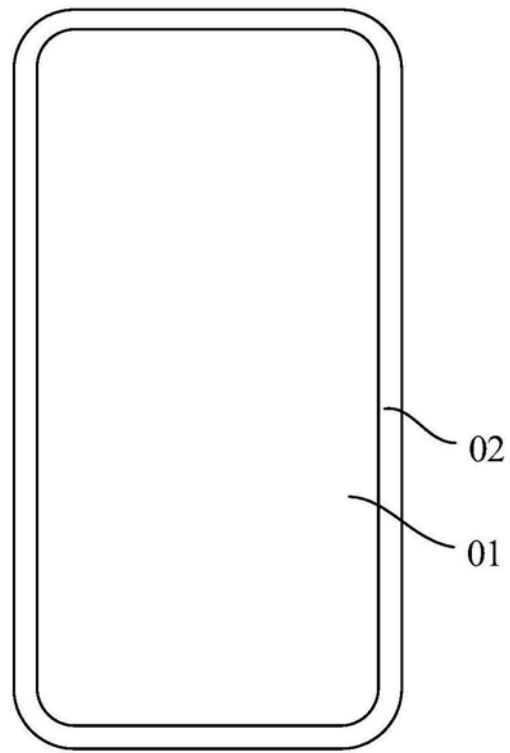


图4

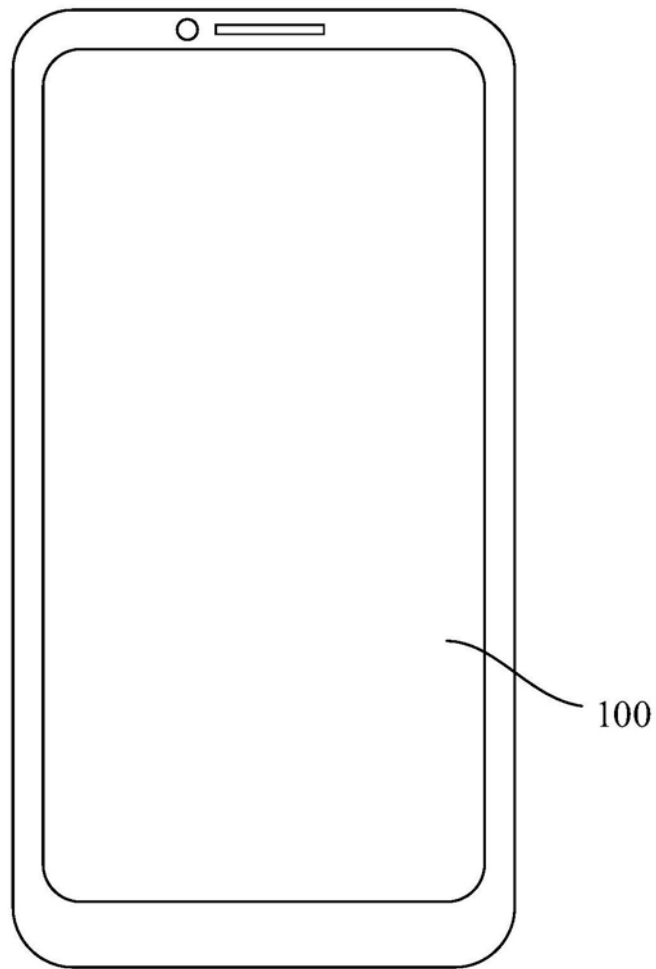


图5

专利名称(译)	液晶显示面板、显示装置和驱动方法		
公开(公告)号	CN109859716A	公开(公告)日	2019-06-07
申请号	CN201910279935.0	申请日	2019-04-09
[标]申请(专利权)人(译)	上海中航光电子有限公司		
申请(专利权)人(译)	上海中航光电子有限公司		
当前申请(专利权)人(译)	上海中航光电子有限公司		
[标]发明人	席克瑞 崔婷婷 刘保玲 秦锋 李小和		
发明人	席克瑞 崔婷婷 刘保玲 秦锋 李小和		
IPC分类号	G09G3/36		
代理人(译)	王刚 龚敏		
外部链接	Espacenet SIPO		

摘要(译)

本发明实施例提供一种液晶显示面板、显示装置和驱动方法，涉及显示技术领域，能够使用更简单的驱动方式驱动液晶显示面板实现电子标签的显示，驱动过程中的功耗较小、成本较低。该液晶显示面板包括：多列像素；与每列子像素对应的数据线；与每列像素对应的源极信号线；在每列像素中，第一控制开关管串联于第一子像素列对应的数据线和对应的源极信号线之间；第二控制开关管串联于第三子像素列对应的数据线和对应的源极信号线之间；第二子像素列对应的数据线电连接于对应的源极信号线；第二子像素列为白色子像素列。

