



(21)申请号 201410733413.0

(22)申请日 2014.12.04

(65)同一申请的已公布的文献号

申请公布号 CN 104407475 A

(43)申请公布日 2015.03.11

(73)专利权人 厦门天马微电子有限公司

地址 361000 福建省厦门市翔安区翔安西路6999号

专利权人 天马微电子股份有限公司

(72)发明人 吴玲 沈柏平

(74)专利代理机构 北京品源专利代理有限公司

11332

代理人 孟金喆

(51)Int.Cl.

G02F 1/1339(2006.01)

(56)对比文件

CN 102445792 A, 2012.05.09,

CN 204269996 U, 2015.04.15,

US 2012/0327338 A1, 2012.12.27,

JP 特开平9-5755 A, 1997.01.10,

CN 102749773 A, 2012.10.24,

CN 101313235 A, 2008.11.26,

审查员 王双霞

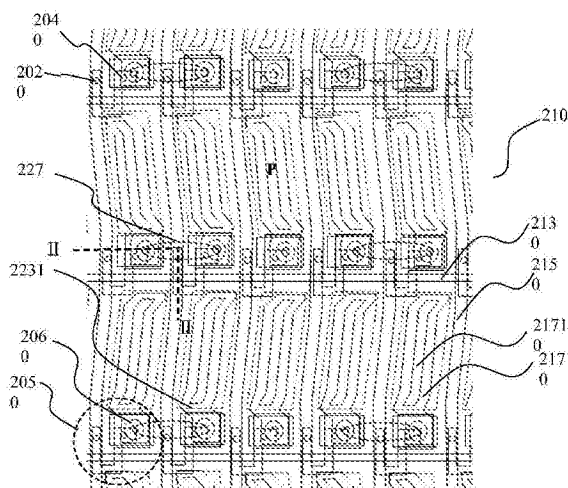
权利要求书2页 说明书10页 附图6页

(54)发明名称

液晶显示面板

(57)摘要

本发明提供一种液晶显示面板,包括栅极线延伸方向相邻设置的第一像素与第二像素,第一像素、第二像素内的像素电极分别通过第一通孔、第二通孔与开关元件相连;该液晶显示面板还设置有多组间隔物,用于保持液晶显示面板的厚度;黑矩阵沿栅极线延伸方向设置,上述间隔物对应于黑矩阵设置,且上述间隔物具有平行于黑矩阵延伸方向的第一宽度及垂直于黑矩阵延伸方向的第二宽度,第二宽度小于第一宽度,第一宽度不小于第一通孔与第二通孔之间的距离。



1. 一种液晶显示面板,包括:

第一基板和第二基板;

扫描线和数据线,所述扫描线和所述数据线在所述第一基板上彼此交叉以限定多个像素;多个开关元件;以覆盖所述多个开关元件的方式设置的绝缘膜;多个像素电极,设置在所述绝缘膜上,并经由开在所述绝缘膜上的多个通孔与所述开关元件连接;

所述多个像素单元包括沿扫描线延伸方向相邻设置的第一像素与第二像素,所述多个通孔包括位于所述第一像素的第一通孔与位于所述第二像素的第二通孔;

黑矩阵,其位于所述第二基板上并沿着扫描线延伸方向配置;

液晶层,位于所述第一基板与所述第二基板之间;

间隔物,位于所述液晶层内,用于保持所述液晶层的厚度;

所述间隔物对应于所述黑矩阵设置,且所述间隔物具有平行于所述黑矩阵延伸方向的第一宽度及垂直于所述黑矩阵延伸方向的第二宽度,所述第二宽度小于所述第一宽度,所述第一宽度不小于所述第一通孔与所述第二通孔之间的距离;

所述开关元件为薄膜晶体管。

2. 如权利要求1所述的液晶显示面板,其特征在于,所述第一基板还设置有公共电极,所述公共电极与所述像素电极形成平行电场;

所述间隔物形成于所述第二基板上;

所述第二基板还设置有配向层,所述配向层的摩擦方向平行于所述黑矩阵的延伸方向。

3. 如权利要求2所述的液晶显示面板,其特征在于,所述像素电极与所述公共电极中靠近所述液晶层的一方设置有狭缝,所述狭缝的延伸方向与所述配向层的摩擦方向具有一个不等于90度的夹角。

4. 如权利要求3所述的液晶显示面板,其特征在于,所述液晶层中液晶分子为负性液晶。

5. 如权利要求4所述的液晶显示面板,其特征在于,所述狭缝的延伸方向与所述配向层的摩擦方向具有一不小于75度的夹角。

6. 如权利要求4所述的液晶显示面板,其特征在于,所述夹角为83度。

7. 如权利要求1所述的液晶显示面板,其特征在于,所述绝缘膜为树脂膜。

8. 如权利要求1所述的液晶显示面板,其特征在于,所述间隔物的所述第一宽度不大于所述第一像素与所述第二像素沿所述扫描线延伸方向的宽度之和。

9. 如权利要求1所述的液晶显示面板,其特征在于,所述间隔物的第二宽度小于所述黑矩阵的宽度。

10. 如权利要求1所述的液晶显示面板,其特征在于,所述间隔物的沿平行于所述第一基板方向的截面为椭圆形。

11. 如权利要求1所述的液晶显示面板,其特征在于,所述间隔物的沿平行于所述第一基板方向的截面为一类似于椭圆形的形状,其由一长方形及位于所述长方形两端的两个圆弧组成。

12. 如权利要求1所述的液晶显示面板,其特征在于,所述间隔物的一端与所述第一通孔的一端重叠,所述间隔物的另一端与所述第二通孔的一端重叠。

13. 如权利要求1所述的液晶显示面板,其特征在于,所述多个像素还包括沿所述扫描线延伸方向与所述第二像素相邻设置的第三像素;

所述多个通孔还包括位于所述第三像素内的第三通孔。

14. 如权利要求13所述的液晶显示面板,其特征在于,所述间隔物的一端与所述第一通孔的一端重叠,所述间隔物的另一端配置于所述第二通孔与所述第三通孔之间。

15. 如权利要求13所述的液晶显示面板,其特征在于,所述间隔物的一端配置于所述第一通孔与所述第二通孔之间,且所述间隔物的另一端配置于所述第二通孔与所述第三通孔之间。

16. 如权利要求13所述的液晶显示面板,其特征在于,所述间隔物的中部与所述第二通孔重叠。

17. 如权利要求16所述的液晶显示面板,其特征在于,所述间隔物的一端与所述第一通孔的一端重叠,且所述间隔物的另一端与所述第三通孔的一端重叠。

18. 如权利要求1所述的液晶显示面板,其特征在于,所述间隔物包括形成于所述第二基板上的第一间隔物与第二间隔物,且所述第一间隔物的末端与所述第一基板相接触,所述第二间隔物的末端与所述第一基板之间具有一定的间距。

19. 一种液晶显示面板的制造方法,该方法包括以下步骤:

形成具有黑矩阵的第二基板,所述黑矩阵具有多个开口,所述多个开口被滤色器层填充;

在所述滤色器层上形成有机材料层;

通过使用包括透光部与阻挡部在内的光掩膜对所述有机材料层进行曝光,其中,所述透光部具有第一宽度和第二宽度;

对经过曝光的所述有机材料层进行显影,以形成间隔物;

形成具有栅极线、数据线、漏极连接电极和像素电极的第一透明基板,所述栅极线和数据线彼此交叉以限定多个像素,所述第一宽度为所述透光部的沿着所述栅极线延伸方向的方向上的宽度,所述第二宽度为所述透光部的沿着垂直于栅极线延伸方向的方向上的宽度,所述第一宽度大于所述第二宽度;

在栅极线延伸方向上相邻设置第一像素和第二像素,所述第一像素和第二像素内形成有通孔,所述像素电极通过所述通孔与所述漏极连接电极连接,所述第一宽度不小于所述第一像素和第二像素内的所述通孔之间的间距。

液晶显示面板

技术领域

[0001] 本发明涉及一种液晶显示面板,尤其涉及一种用于保持液晶显示面板厚度的间隔物。

背景技术

[0002] 液晶显示装置具有无辐射、轻薄和省电等优点,已广泛应用于各种信息、通讯、消费性电子产品中。液晶显示装置通常包括一液晶显示面板。液晶显示面板包括彼此相对地配置的一对基板和设置在该两个基板之间的液晶层。而且,在液晶显示面板中,利用设置在上述一对基板之间的间隔物,将上述液晶层的厚度即单元厚度保持为一定。这里,作为上述间隔物,历来使用在上述一对基板中的一个散布地配置的珠状的间隔物,但是,近年来,为了提高单元厚度的均匀性,不使用上述珠状的间隔物,而是使用在上述一对基板中的一个利用光刻来形成并配置的柱状的感光间隔物。

[0003] 图1是现有的有源矩阵基板110的平面图。图2是沿着图1中V-V线的有源矩阵基板110与具备该有源矩阵基板的液晶显示面板100的截面图。

[0004] 如图1与图2所示,液晶显示面板100包括有源矩阵基板110、滤色器基板120、及位于有源矩阵基板110与滤色器基板120之间的液晶层130,液晶层130内具有用于保持液晶显示面板100厚度的感光间隔物123,滤色器基板120的表面具有一层配向层125与液晶层130接触。

[0005] 有源矩阵基板110包括:多个像素电极117;沿着各像素电极117的短边以相互平行地延伸的方式设置的多条栅极线113;沿着各像素电极117的长边以相互平行地延伸的方式设置的多条数据线115;和分别设置在各栅极线113与各数据线115的交叉的部分、并分别与各像素电极117连接的多个薄膜晶体管(以下称为TFT) 105。而且,在作为图像的最小单位的各像素内,TFT 105与像素电极117经由形成在TFT 105上的树脂膜101的通孔106连接。这里,在图1中,感光间隔物123位于栅极线113与数据线115交叉点附近,感光间隔物123构成为:形成在滤色器基板120上,在液晶显示面板表面被按压时与有源矩阵基板110的表面抵接来保持单元厚度。

[0006] 如上所述,在对置基板形成有感光间隔物123的情况下,可能导致以下问题:由于在贴合有源矩阵基板110和滤色器基板120时产生偏移等,因而滤色器基板120上的感光间隔物123的头部落入呈凹状地形成于有源矩阵基板120的通孔106的内部。这样,在感光间隔物123的头部落入通孔106的内部的区域,单元厚度变窄,不能够将单元厚度保持为一定,因此难以实现由感光间隔物123进行的稳定的单元厚度控制。

[0007] 另外,随着液晶显示面板中像素的高精细化,各数据线115之间的间隔变得越来越窄,因此,通过将感光间隔物123或通孔106在平面视图中向透过区域突出地形成,使通孔106与感光间隔物123在平面视图中距离拉大。在这里,如图1所示,透过区域是由相邻的一对栅极线113和相邻的一对数据线115包围的区域中不与TFT105重叠的区域,是例如使来自背光源的光透过从而对图像显示有效的区域。当使感光间隔物123或通孔106在平面视图中

向着透过区域突出时,向该透过区域突出的部分会抵消掉部分透过区域,减少图像显示区的面积,导致像素的开口率降低。例如,在感光间隔物123向着透过区域突出地形成的情况下,在感光间隔物123的附近液晶层的取向容易紊乱,因此将该区域遮蔽,导致像素的开口率降低;此外,在通孔106向着透过区域突出地形成的情况下,在通孔106的附近液晶层的取向容易紊乱,与上述的情况同样地,导致像素的开口率降低。此外,在感光间隔物123和通孔106附近的液晶层的取向紊乱的区域,发生光泄漏,从而可能导致对比度也下降的问题。像这样,在现有的液晶显示面板中,难以通过通孔和感光间隔物的配置来保持单元厚度控制的稳定性,难以保持像素的开口率。

[0008] 进一步的,随着液晶显示面板中像素的高精细化,各数据线115之间的间隔变得越来越窄,相邻透过区域之间的非透过区域(即黑矩阵121的覆盖区域)也变得越来越窄,在对配向层125进行摩擦配向的过程中,容易使感光间隔物123偏向透过区域,导致因感光间隔物123形成的漏光在透过区域的面积增大,进一步导致对比度的下降。

[0009] 本发明是鉴于上述问题而完成的,其目的在于提供一种液晶显示面板,其能够保持由感光间隔物进行的单元厚度控制的稳定性,抑制像素的开口率的降低。

发明内容

[0010] 本发明提供一种能够避免间隔物影响显示效果的液晶显示面板。

[0011] 本发明提供了一种液晶显示面板,包括:第一基板和第二基板;扫描线和数据线,所述扫描线和所述数据线在所述第一基板上彼此交叉以限定多个像素;多个开关元件;以覆盖所述多个开关元件的方式设置的绝缘膜;多个像素电极,设置在所述绝缘膜上,并经由开在所述绝缘膜上的多个通孔与所述开关元件连接;所述多个像素单元包括沿扫描线延伸方向相邻设置的第一像素与第二像素,所述多个通孔包括位于所述第一像素的第一通孔与位于所述第二像素的第二通孔;黑矩阵,其位于所述第二基板上并沿着扫描线延伸方向配置;液晶层,位于所述第一基板与所述第二基板之间;间隔物,位于所述液晶层内,用于保持所述液晶层的厚度;所述间隔物对应于所述黑矩阵设置,且所述间隔物具有平行于所述黑矩阵延伸方向的第一宽度及垂直于所述黑矩阵延伸方向的第二宽度,所述第二宽度小于所述第一宽度,所述第一宽度不小于所述第一通孔与所述第二通孔之间的距离。

[0012] 在本发明的一个较佳实施例中,上述第一基板还设置有公共电极,所述公共电极与所述像素电极形成平行电场;所述间隔物形成在所述第二基板上;所述第一基板还设置有配向层,所述配向层的摩擦方向平行于所述黑矩阵的延伸方向。

[0013] 在本发明的一个较佳实施例中,上述像素电极与所述公共电极中靠近所述液晶层的一方设置有狭缝,所述狭缝的延伸方向与所述配向层的摩擦方向具有一个不等于90度的夹角。

[0014] 在本发明的一个较佳实施例中,上述液晶层中液晶分子为负性液晶。

[0015] 在本发明的一个较佳实施例中,上述狭缝的延伸方向与所述配向层的摩擦方向具有一不小于75度的夹角。

[0016] 在本发明的一个较佳实施例中,上述夹角为83度。

[0017] 在本发明的一个较佳实施例中,上述绝缘膜为树脂膜。

[0018] 在本发明的一个较佳实施例中,上述间隔物的所述第一宽度不大于所述第一像素

与所述第二像素沿所述扫描线延伸方向的宽度之和。

[0019] 在本发明的一个较佳实施例中,上述间隔物的第二宽度小于所述黑矩阵的宽度。

[0020] 在本发明的一个较佳实施例中,上述间隔物的沿平行于所述第一基板方向的截面为椭圆形。

[0021] 在本发明的一个较佳实施例中,上述间隔物的沿平行于所述第一基板方向的截面为一类似于椭圆形的形状,其由一长方形及位于所述长方形两端的两个圆弧组成。

[0022] 在本发明的一个较佳实施例中,上述间隔物的一端与所述第一通孔的一端重叠,所述间隔物的另一端与所述第二通孔的一端重叠。

[0023] 在本发明的一个较佳实施例中,上述多个像素单元还包括沿所述扫描线延伸方向与所述第二像素相邻设置的第三像素;所述多个通孔还包括位于所述第三像素内的第三通孔;

[0024] 在本发明的一个较佳实施例中,上述间隔物的一端与所述第一通孔的一端重叠,所述间隔物的另一端配置于所述第二通孔与所述第三通孔之间。

[0025] 在本发明的一个较佳实施例中,上述间隔物的一端配置于所述第一通孔与所述第二通孔之间,且所述间隔物的另一端配置于所述第二通孔与所述第三通孔之间。

[0026] 在本发明的一个较佳实施例中,上述间隔物的中部与所述第二通孔重叠。

[0027] 在本发明的一个较佳实施例中,上述间隔物的一端与所述第一通孔的一端重叠,且所述间隔物的另一端与所述第三通孔的一端重叠。

[0028] 在本发明的一个较佳实施例中,上述间隔物包括形成于所述第二基板上的第一间隔物与第二间隔物,且所述第一间隔物的末端与所述第一基板相接触,所述第二间隔物的末端与所述第一基板之间具有一定的间距。

[0029] 本发明还提供一种液晶显示面板的制造方法,该方法包括以下步骤:形成具有黑矩阵的第二基板,所述黑矩阵具有多个开口,所述多个开口被滤色器层填充;在所述滤色器层上形成有机材料层;通过使用包括透光部与阻挡在内的光掩膜对所述有机材料层进行曝光,其中,所述透光部具有第一宽度和第二宽度;对经过曝光的所述有机材料层进行显影,以形成间隔物。

[0030] 与现有技术相比,本发明液晶显示面板的间隔物配置于用于覆盖栅线的黑矩阵的位置,且其沿黑矩阵延伸方向的长度大于其沿垂直于黑矩阵延伸方向的长度,在摩擦配向过程中较不易偏向透光区,降低漏光,可减轻其对液晶显示面板对比度的影响;同时,间隔物的两端之间的长度不小于相邻通孔之间的距离,使其末端不会落入通孔内。从而能够将液晶显示面板的厚度保持为一定,改善液晶显示面板厚度的均一性及稳定性。

附图说明

[0031] 图1是现有技术中液晶显示面板的有源矩阵基板的平面图;

[0032] 图2是沿着图1中V-V线的有源矩阵基板与具备该有源矩阵基板的液晶显示面板的截面图;

[0033] 图3是本发明实施例一中液晶显示面板的有源矩阵基板的平面图;

[0034] 图4是沿着图3中II-II线的有源矩阵基板与具备该有源矩阵基板的液晶显示面板的截面图;

- [0035] 图5是示意的表示实施例一中像素电极的狭缝的延伸方向与配向层摩擦方向的关系图；
- [0036] 图6是示意的表示实施例一中液晶显示面板的有源矩阵基板的平面图；
- [0037] 图7是示意的表示实施例一中间隔物沿平行于有源矩阵基板的基板平面方向的截面图；
- [0038] 图8是示意的表示实施例二中液晶显示面板的有源矩阵基板的平面图；
- [0039] 图9是示意的表示实施例三中液晶显示面板的有源矩阵基板的平面图；
- [0040] 图10是示意的表示实施例四中液晶显示面板的有源矩阵基板的平面图；
- [0041] 图11是示意的表示实施例五中间隔物的沿平行于液晶显示面板的基板平面方向的截面图。

具体实施方式

[0042] 以下,根据附图详细地说明本发明的实施方式。另外,本发明并不限于以下的各实施方式。

[0043] 实施方式一

[0044] 图3~图7表示本发明的液晶显示面板的实施方式一的示意图。具体而言,图3是本发明实施例一中液晶显示面板200的有源矩阵基板210的平面图。而且,图4是沿着图3中的II-II线的有源矩阵基板210和具备该有源矩阵基板210的液晶显示面板200的截面图,图5是示意的表示实施例一中像素电极的狭缝的延伸方向与配向层的摩擦方向的关系图。图6是示意的表示实施例一中液晶显示面板200的有源矩阵基板210的平面图。图7是示意的表示实施例一中间隔物沿平行于有源矩阵基板210的基板平面方向的截面图。

[0045] 如图4所示,液晶显示面板200包括:彼此相对地配置的有源矩阵基板210和滤色器基板220;设置在两个基板210与220之间的液晶层230;和用于将两个基板210和220相互粘接并将液晶层230密封在两个基板210与220之间的密封材(未图示)。

[0046] 如图3与图4所示,有源矩阵基板210包括:以玻璃等透明材料做成的第一透明基板211;在第一透明基板211上设置的缓冲层212,在缓冲层212上呈大致U形状地设置的半导体层2051;以覆盖半导体层2051的方式设置的栅极绝缘膜214;在栅极绝缘膜214上以相互平行地延伸的方式设置的多个栅极线213;以覆盖各栅极线213的方式设置的层间绝缘膜216。

[0047] 在层间绝缘膜216上、在与各栅极线213正交的方向上以相互平行地延伸的方式设置的多个数据线215;在层间绝缘膜216上、在各数据线215之间呈岛状地设置的多个漏极连接电极2151;以覆盖各数据线215和各漏极连接电极2151的方式设置的树脂膜218;在树脂膜218上呈矩阵状地设置的多个像素电极217;和以覆盖各像素电极217的方式设置的取向膜219。

[0048] 此外,在有源矩阵基板210中,如图3所示,在各栅极线213与各数据线215的交叉部分,设置有薄膜晶体管(以下简称为TFT) 205作为开关元件。如图3所示,TFT 205包括:由栅极线213的一部分构成的一栅电极部2131,其与U型半导体层2051的两边部分重叠;半导体层2051,其具有以与栅电极部2131重叠的方式被规定的沟道区域C、被规定在沟道区域C的两侧且包括源极区域S和漏极区域(图中未示出)的高浓度掺杂区域;和设置在栅电极部

2131与半导体层2051之间的栅极绝缘膜214。

[0049] 这里,如图4所示,源极区域S经由形成于栅极绝缘膜214和层间绝缘膜216的叠层膜的有源接触孔202与数据线215连接。此外,漏极区域经由形成于栅极绝缘膜214和层间绝缘膜216的叠层膜的有源接触孔204与漏极连接电极2151连接。进一步,漏极连接电极2151经由形成于树脂膜218的通孔206与像素电极217连接。

[0050] 如图4所示,滤色器基板220包括:以玻璃等透明材料做成的第二透明基板221;在第二透明基板221上呈格子状地设置的黑矩阵223;在黑矩阵223的各格子间设置有红色层、绿色层和蓝色层等着色层的彩色滤光片层(图中未示出);覆盖在黑矩阵223与彩色滤光片层上的平坦层225,配置于黑矩阵223的位置且设置于平坦层225上的间隔物227;和以覆盖平坦层225与间隔物227的方式设置的取向膜229。间隔物227的末端与有源矩阵基板210的表面抵接,用来保持液晶层230的厚度即单元厚度。

[0051] 进一步的,如图3与图5所示,液晶显示面板200包括与各像素电极217对应地、构成图像的最小单位的多个像素P,各像素P包括形成于有源矩阵基板210上的通孔206、以及形成于滤色器基板220上的间隔物227。

[0052] 每个像素P与TFT 205的部分不重叠的区域,例如使来自背光源的光透过,构成对图像显示有效的区域(透过区域)。非透过区域(透过区域之外的部分)被位于滤色器件上的黑矩阵223所覆盖,其包括沿着栅极线213延伸方向设置的横向部分2231,该横向部分2231覆盖栅极线213与TFT 205。

[0053] 为方便介绍间隔物227在有源矩阵基板210上的对应位置,图6只是示意性的表示出了有源矩阵基板210的一简化平面图,如图6所示,有源矩阵基板210包括沿着扫描线213延伸方向相邻设置的第一像素P1与第二像素P2,定义位于第一像素P1内的通孔为第一通孔206a,定义位于第二像素P2内的通孔为第二通孔206b;一间隔物227配置于用于覆盖第一通孔206a、第二通孔206b及与之邻近的栅极线213的黑矩阵223的横向部分2231处,并被该横向部分2231所覆盖。如图7所示,间隔物227具有一平行于该横向部分2231的延伸方向的长轴及垂直于该横向部分2231的延伸方向的短轴,长轴具有第一宽度a,短轴具有第二宽度b,且第一宽度a大于第二宽度b,且该间隔物227以如下方式设置:使间隔物227的朝向第一像素P1的一端与第一通孔206a的一端重叠,使间隔物227的朝向第二像素P2的一端与第二通孔206b的一端重叠,且间隔物227的第一宽度a不小于第一通孔206a与第二通孔206b的相邻端之间的距离L。

[0054] 进一步的,如图3、图4与图5所示,有源矩阵基板210还包括一公共电极(图中未示出),且该公共电极位于像素电极217的背离液晶层230的一侧,每个像素电极P中的像素电极217上设置有狭缝2171,该公共电极与像素电极217之间形成一平行于液晶显示面板200的基板平面的平行电场。滤色器基板220上的取向膜229具有一摩擦方向R,用以给液晶层230内的液晶分子一初始取向,在本实施例中,该摩擦方向R定义为平行于栅极线213的延伸方向,也即平行于黑矩阵223的横向部分2231的延伸方向;同时,素电极217的狭缝2171的延伸方向I与取向膜229的摩擦方向R不垂直,即狭缝2171的延伸方向I与取向膜229的摩擦方向R之间的夹角 θ 不等于90度。

[0055] 在其它实施方式中,有源矩阵基板210还具有公共电极(图中未示出),且该公共电极位于像素电极217的朝向液晶层230的一侧,所述狭缝2171也可以形成在该公共电极

上,在此并不做特别限定。

[0056] 进一步的,在本实施例中,该液晶层230内的液晶分子为负性液晶,且狭缝2171的延伸方向I与取向膜229的摩擦方向R之间的夹角 θ 设置为83度。在其它实施方式中,液晶层230内的液晶分子为负性液晶,且狭缝2171的延伸方向I与取向膜229的摩擦方向R之间的夹角 θ 也可以设置为不小于75度,在此,并不做特别限定。

[0057] 如此,可使间隔物227呈狭长形的配置于黑矩阵223处,且其较长的长轴所在的方向平行于黑矩阵223的横向部分2231的延伸方向,即平行于取向膜229的摩擦方向R,从而在对取向膜229进行摩擦配向时,其摩擦方向R顺着间隔物227的长轴方向,降低间隔物227因为摩擦取向而偏向像素P的透光区域的风险,减少漏光,提高液晶显示面板200的显示对比度;同时,由于间隔物227的第一宽度a较长且不小于第一通孔206a与第二通孔206b的相邻端之间的距离L,可以避免由于在贴合有源矩阵基板210和滤色器基板220时产生偏移导致的间隔物227的末端落入或者部分落入通孔206内部,从而能够将液晶显示面板200的单元厚度保持为一定,改善液晶显示面板200厚度的均一性及稳定性。

[0058] 进一步的,在本实施例中,该间隔物227沿平行于有源矩阵基板210的平面方向的截面为椭圆形。

[0059] 进一步的,在本实施例中,该间隔物227形成在滤色器基板220上,且根据间隔物227的高度(从间隔物227的形成在滤色器基板220上的基底到间隔物227的朝向有源矩阵基板210的末端之间的垂直距离)来分,间隔物227包括两种:其中一种的高度等于液晶层230的厚度,即该间隔物227的基底位于滤色器基板220上、其末端与有源矩阵基板210的表面相接触;另一种间隔物227的基底位于滤色器基板220上、其末端与有源矩阵基板210的表面具有一定的间距,两种高度的间隔物227相互配合,进一步改善液晶显示面板200的厚度的均一性及稳定性。

[0060] 上述结构的液晶显示面板200构成为:对在有源矩阵基板210上的各像素电极217与公共电极(图中未示出)施加规定的电压,来改变构成液晶层230的液晶分子的取向状态,由此对各像素P调整透过面板内的光的透过率,显示图像。

[0061] 接着,举一个例子来说明本实施方式的液晶显示面板200的制造方法。本实施方式的制造方法包括有源矩阵基板制作工序、滤色器基板制作工序和液晶滴下贴合工序。

[0062] 有源矩阵基板制作工序:

[0063] 首先,参考图3与图4所示,在以玻璃等透明材料做成的第一透明基板211的整个基板上,例如使用乙硅烷(disilane)作为原料气体,通过等离子体CVD (Chemical Vapor Deposition:化学气相沉积)法将非晶硅膜成膜之后,利用激光照射等进行加热处理,变成多晶硅膜。然后,利用光刻对该多晶硅膜进行图案化来形成半导体层2051。另外,也可以在第一透明基板211与半导体层2051之间,通过等离子体CVD法将氧化硅或氮化硅等成膜,形成基底覆盖(base coat)膜即缓冲层212,用于保护半导体层2051免受第一透明基板211上的杂质粒子的影响。接着,在形成有半导体层2051的整个基板上,通过等离子体CVD法将例如氧化硅或氮化硅成膜并形成栅极绝缘膜214之后,经由栅极绝缘膜214在半导体层2051掺杂磷或硼作为杂质。进一步,在栅极绝缘膜214上的整个基板,通过溅射法例如将钼膜和铝膜依次成膜,然后,利用光刻进行图案化来形成栅极线213。接着,将栅极线213作为掩膜,经由栅极绝缘膜214在半导体层2051掺杂磷或硼,由此在与栅极线213的栅电极部2131重叠的

部分形成沟道区域C;进一步,在以覆盖栅极电极2131的方式形成岛状的光抗蚀剂(未图示)之后,经由该光抗蚀剂和栅极绝缘膜214,在半导体层2051掺杂磷或硼,然后,通过进行加热处理来对掺杂的磷或硼进行活性化处理,形成源极区域S和漏极区域(图中未示出)的高浓度掺杂区域;接着,通过等离子体CVD法依次将氮化硅、氧化硅和氮化硅成膜来形成层间绝缘膜216之后,将栅极绝缘膜214和层间绝缘膜216的叠层膜的与源极区域S和漏极区域(图中未示出)重叠的部分分别蚀刻除去,形成有源接触孔202和204。而且,在形成有具有有源接触孔202和204的层间绝缘膜216后的整个基板上,通过溅射法例如将钛、铝和钛依次成膜之后,利用光刻进行图案化来形成数据线215和漏极连接电极2151;进一步,在形成有数据线215和漏极连接电极2151的整个基板上,例如通过旋涂法涂敷丙烯酸树脂来形成树脂膜218之后,将树脂膜218的与漏极连接电极2151重叠的部分蚀刻除去,由此形成通孔206(206a、206b)。而且,在形成有具有通孔206的树脂膜218后的整个基板上,通过溅射法例如将ITO(Indium Tin Oxide:氧化铟锡)成膜,接着,利用光刻进行图案化来形成像素电极217。

[0064] 最后,在形成有像素电极217后的整个基板上通过例如印刷法涂敷聚酰亚胺树脂之后,对其进行摩擦处理,由此形成取向膜219。如上所述,能够制作有源矩阵基板210。

[0065] 滤色器基板制作工序:

[0066] 首先,参考图4所示,在以玻璃等透明材料做成的第二透明基板221的整个基板上,例如在将着色为黑色的感光性抗蚀剂材料成膜之后,利用光刻进行图案化来形成黑矩阵223;接着,在黑矩阵223的各个格子间,例如在将着色为红色、绿色或蓝色的感光性抗蚀剂材料成膜之后,利用光刻进行图案化来形成所选择的颜色的着色层(例如红色层);然后,通过对其他两种颜色反复进行同样的工序,形成其他着色层(例如绿色层和蓝色层),由此形成彩色滤光片层(图中未示出);之后,以覆盖彩色滤光片层与黑矩阵223的方式形成一层平坦层(overcoat)225,从而提高滤色器基板220的平坦性。

[0067] 然后,在形成有平坦层225后的整个基板上,例如在通过旋涂法涂敷一层由感光性丙烯酸树脂或光刻胶的负性感光材料形成的有机材料层之后,将一光掩模设置在该有机材料层之上,并进行曝光处理,该光掩膜具有一透光部及一阻挡部,透光部对应于间隔物227所在的区域。其中,透光部的沿着有源矩阵基板210上的栅极线213延伸方向的方向上的第一宽度大于透光部的沿着垂直于栅极线213延伸方向的方向上的第二宽度,接着进行显影等工艺以形成间隔物227。

[0068] 最后,在形成有间隔物227后的整个基板上通过例如印刷法涂敷聚酰亚胺树脂,之后进行摩擦处理,由此形成取向膜229。

[0069] 如上所述,能够制作滤色器基板220。

[0070] 液晶滴下贴合工序:

[0071] 首先,例如使用分配器在由上述的滤色器基板制作工序所制作的滤色器基板220上,使用可紫外线固化或热固化的树脂等构成的密封材描绘出框状。接着,向描绘有上述框状密封材的滤色器基板220中密封材的内侧的区域滴下液晶材料。

[0072] 进一步,在减压条件下将被滴下有上述液晶材料的滤色器基板220和在上述有源矩阵基板制作工序中制作的有源矩阵基板210贴合之后,在大气压下开放该贴合而成的贴合体,由此对贴合体的表面加压。

[0073] 然后,在对由上述贴合体夹持的密封材照射UV光之后,通过将该贴合体加热使密封材固化。

[0074] 如以上所述,能够制造液晶显示面板200。

[0075] 如以上说明的那样,根据本实施方式的液晶显示面板200,包括:在扫描线延伸方向上相邻设置的第一像素P1和第二像素P2,间隔物227的沿栅极线213的延伸方向上的第一宽度不小于第一像素P1和第二像素P2内的通孔206之间的间距。因此,即使在贴合有源矩阵基板210和滤色器基板220时产生偏移,间隔物227的末端也不会落入有源矩阵基板210的通孔206的内部。而且,在该情况下,间隔物227的末端抵接于有源矩阵基板210的通孔206的外侧的像素电极217,由此能够可靠地保持单元厚度,因而能够保持利用间隔物227来进行的对液晶显示面板200的厚度控制的稳定性。

[0076] 此外,间隔物227的两端以分别与两相邻像素P内的通孔206的一端重叠的方式配置,因此不需要考虑针对贴合偏移等的余量,从而能够缩短在平面视图中间隔物227与通孔206之间的间隔。由此,能够抑制间隔物227或通孔206向像素P内的透过区域的突出,因而能够抑制像素P的开口率的降低,特别是在将相邻数据线215之间的间隔设定为较窄的高精细的液晶显示面板中,能够抑制像素的开口率的降低。

[0077] 此外,由于间隔物227呈狭长形的配置于黑矩阵223处,且其长轴平行于黑矩阵223的横向部分2231的延伸方向,即平行于取向膜229的摩擦方向R,从而在对取向膜229进行摩擦配向时,其摩擦方向R顺着间隔物227的长轴方向,降低间隔物227因为摩擦取向而偏向像素P的透光区域的风险,减少漏光,提高液晶显示面板200的显示对比度,特别是在将相邻数据线215之间的间隔设定为较窄的高精细的液晶显示面板中,上述改善效果更佳。

[0078] 实施方式二

[0079] 图8是示意地表示本实施方式的有源矩阵基板210b的平面图。另外,在以下各实施方式中,对与图3~图7相同的部分标注相同的附图标记,并省略其详细的说明。

[0080] 在上述的实施方式一的液晶显示面板中,如图4所示,各间隔物227以其两端分别与两相邻像素P内的通孔206的一端重叠的方式配置,但是在本实施方式的有源矩阵基板210b中,如图8所示,液晶显示面板200包括由相邻数据线215a、215b、215c及两相邻栅极线213限定而成的第一像素P1与第二像素P2,间隔物227以同时与第一像素P1、第二像素P2内的通孔206a和206b重叠的方式配置,且间隔物227的两端分别位于数据线215a与数据线215c之间,即间隔物227的长轴的第一宽度a小于数据线215a与数据线215c之间的距离。同时,沿栅极线213的延伸方向上的两相邻间隔物227之间至少间隔一个像素P,在进一步增大间隔物227的沿栅极线213延伸方向上的第一宽度a以增大液晶盒厚的均一性与稳定性的同时,减少间隔物227对液晶层230内液晶分子流动性的影响。

[0081] 根据本实施方式的液晶显示面板,与上述实施方式一同样地,能够保持利用间隔物227来进行的液晶显示面板的厚度控制的稳定性,抑制像素的开口率的降低,并提高液晶显示面板的显示画面的对比度。

[0082] 实施方式三

[0083] 图9是示意地表示本实施方式的有源矩阵基板210c的平面图。

[0084] 本实施例中的液晶显示面板的结构与实施例一中的液晶显示面板的结构相似,其区别在于:如图9所示,有源矩阵基板210c包括沿栅极线213延伸方向相邻设置的第一像素

P1、第二像素P2及第三像素P3,这里,将位于第一像素P1、第二像素P2及第三像素P3内的通孔分别定义为第一通孔206a、第二通孔206b及第三通孔206c,数据线215b位于第一像素P1与第二像素P2之间,数据线215c位于第二像素P2与第三像素P3之间。间隔物227以以下方式配置:间隔物227的中部与第二像素P2内的通孔206b重叠,且间隔物227的一端位于第一通孔206a与数据线215b之间,间隔物227的另一端位于第二通孔206a与数据线215b之间,沿栅极线213的延伸方向上的两相邻间隔物227直接至少间隔一个像素P,在进一步增大间隔物227的沿栅极线213的延伸方向上的第一宽度a以增大液晶盒厚的均一性与稳定性的同时,减少间隔物227对液晶层230内液晶分子流动性的影响。

[0085] 根据本实施方式的液晶显示面板,与上述实施方式一与二同样地,能够保持利用间隔物227来进行的液晶显示面板的厚度控制的稳定性,抑制像素的开口率的降低,并提高液晶显示面板的显示画面的对比度。

[0086] 实施方式四

[0087] 图10是示意地表示本实施方式的有源矩阵基板210d的平面图。

[0088] 本实施例中的液晶显示面板的结构与实施例一中的液晶显示面板的结构相似,其区别在于,如图9所示,有源矩阵基板210d包括沿栅极线213延伸方向相邻设置的第一像素P1、第二像素P2及第三像素P3,这里,将位于第一像素P1、第二像素P2及第三像素P3内的通孔206分别定义为第一通孔206a、第二通孔206b及第三通孔206c。间隔物227以以下方式配置:间隔物227的中部与第二像素P2内的第二通孔206b重叠,且间隔物227的沿栅极线213延伸方向上的一端与第一通孔206a的一端重叠,间隔物227的沿栅极线213延伸方向上的另一端与第三通孔206c的一端重叠,且沿栅极线213的延伸方向上的两相邻间隔物227直接至少间隔一个像素P,在进一步增大间隔物227的沿栅极线213的延伸方向上的第一宽度a以增大液晶盒厚的均一性与稳定性的同时,减少间隔物227对液晶层230内液晶分子流动性的影响。

[0089] 根据本实施方式的液晶显示面板,与上述实施方式一~三同样地,能够保持利用间隔物227来进行的液晶显示面板的厚度控制的稳定性,抑制像素的开口率的降低,并提高液晶显示面板的显示画面的对比度。

[0090] 实施方式五

[0091] 图11是示意的表示实施例五中间隔物227b的沿平行于液晶显示面板的基板平面方向的截面图。

[0092] 本实施例中的液晶显示面板的结构与实施例1中的液晶显示面板的结构相似,其区别在于:如图11所示,间隔物227b的沿平行于液晶显示面板的基板平面方向的截面图为一类似于椭圆形的形状,其由一矩形E及位于该矩形E两端的两个圆弧A组成,该间隔物227b的第一宽度a等于矩形E的一边e1的长度与两个圆弧A的高度h的和,该间隔物227b的第二宽度b等于矩形E的另一边e2的长度,同样的,第一宽度a大于第二宽度b。

[0093] 在上述的各实施方式中,间隔物的第一宽度不小于两相邻通孔之间的间距。能够保持对液晶显示面板的厚度控制的均一性与稳定性;此外,由于间隔物呈狭长形的配置于黑矩阵处,可降低间隔物因为摩擦取向而偏向像素的透光区域的风险,减少漏光,提高液晶显示面板的显示对比度,特别是在将相邻数据线之间的间隔设定为较窄的高精细的液晶显示面板中,上述改善效果更佳。

[0094] 以上对本发明所提供的液晶显示面板及其制作方法进行了详细介绍,本文中应用了具体个例对本发明的原理及实施方式进行了阐述,以上实施例的说明只是用于帮助理解本发明的方法及其核心思想;同时,对于本领域的一般技术人员,在不脱离本发明的精神或范围的情况下,可以对本发明做出各种修改和变型,因此,本发明旨在涵盖落入所附权利要求及其等同物范围内的本发明的修改和变型。

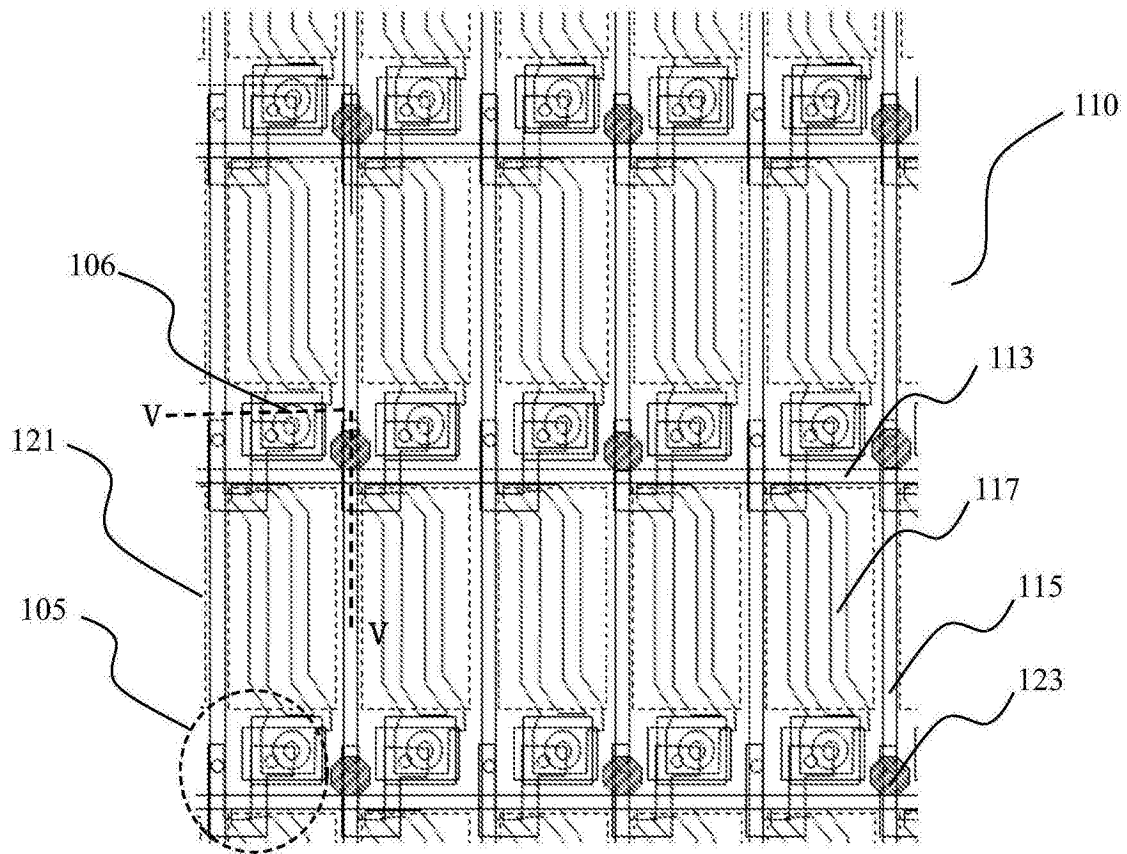


图1

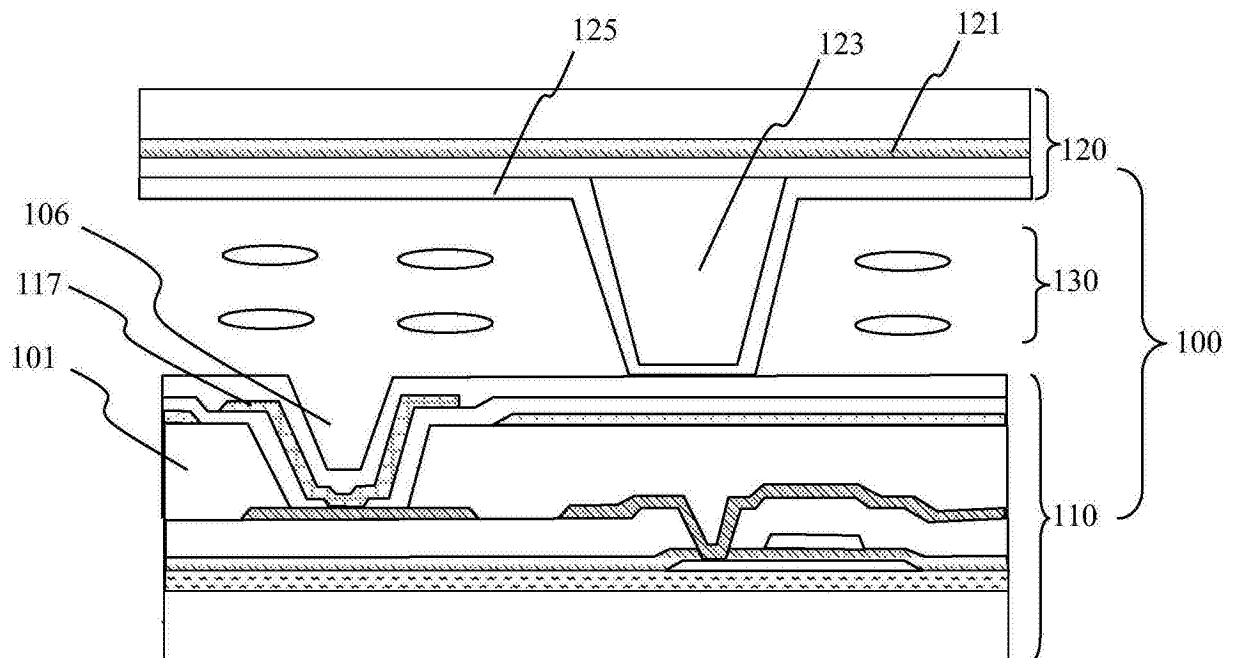


图2

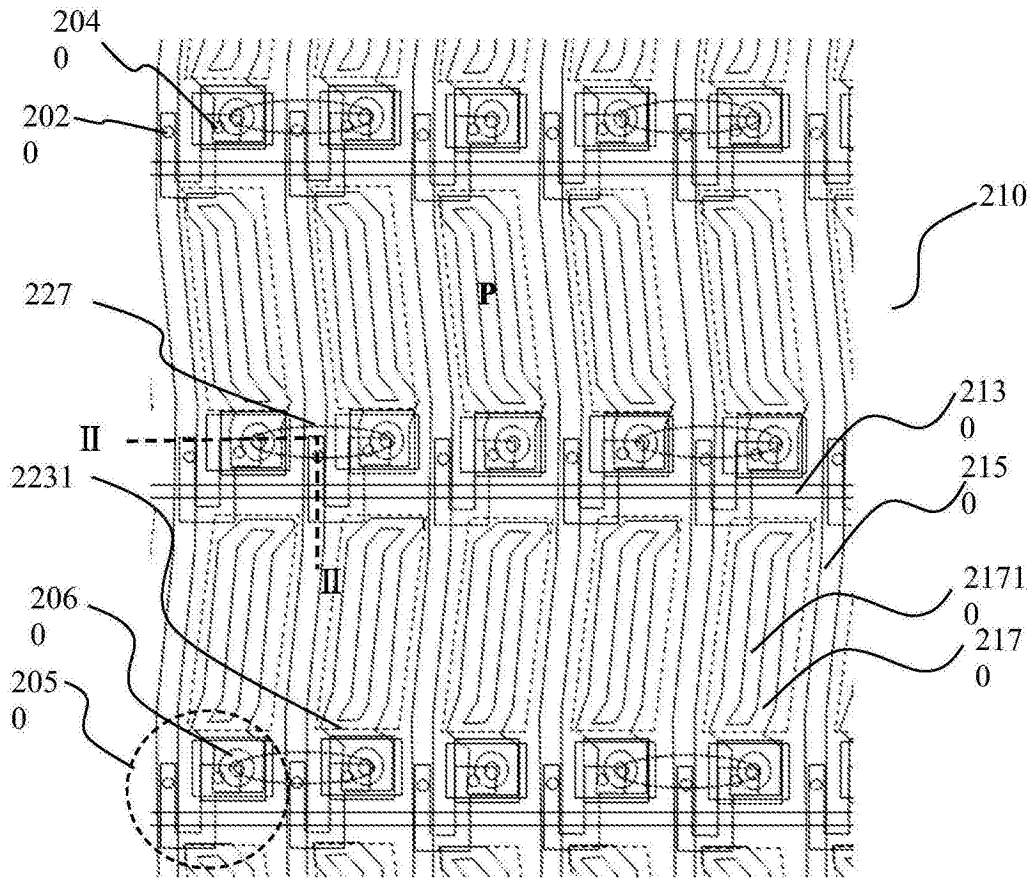


图3

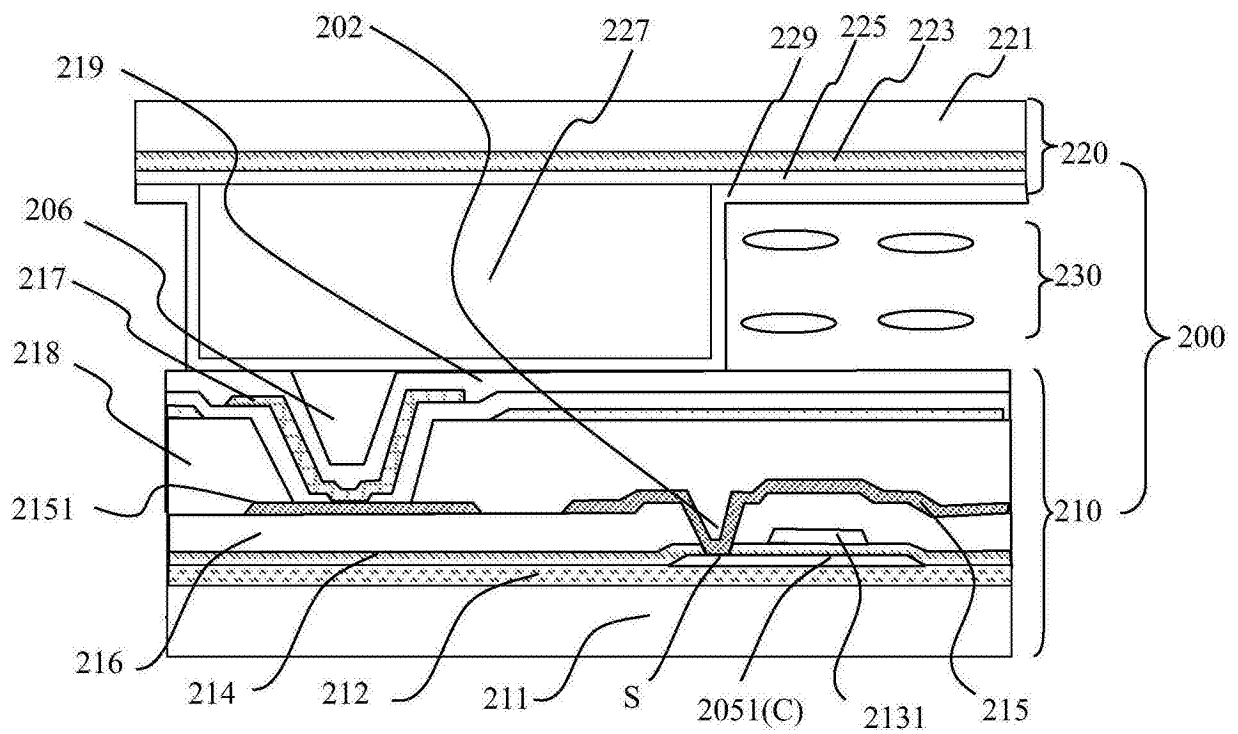


图4

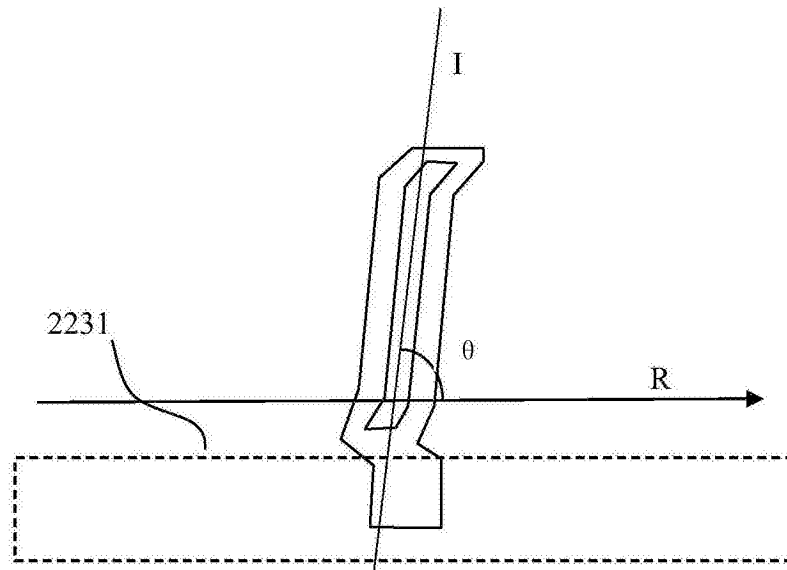


图5

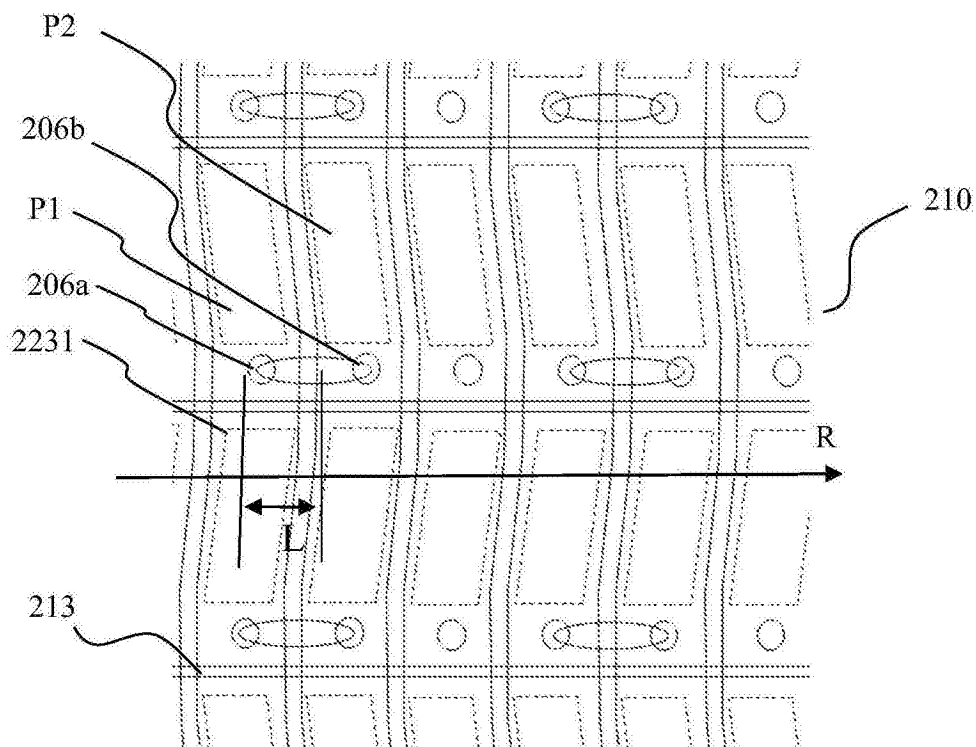


图6

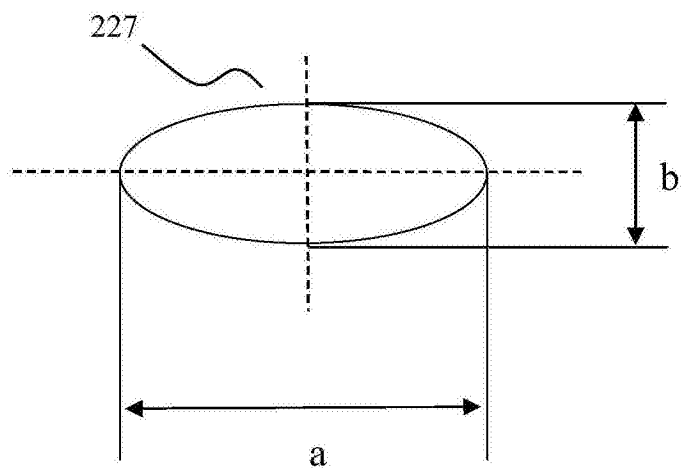


图7

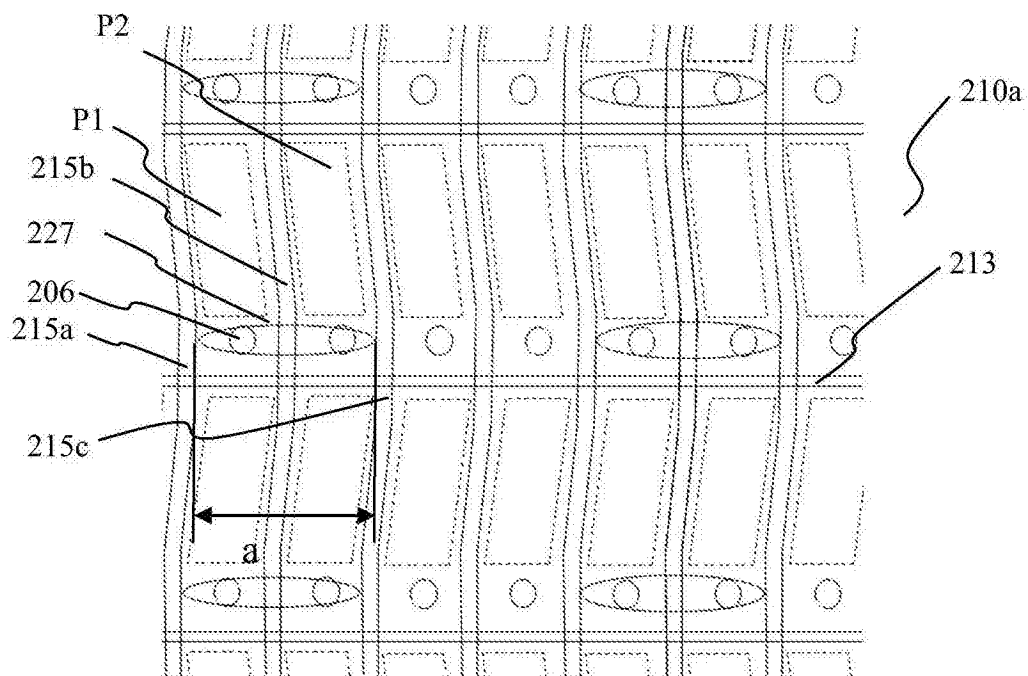


图8

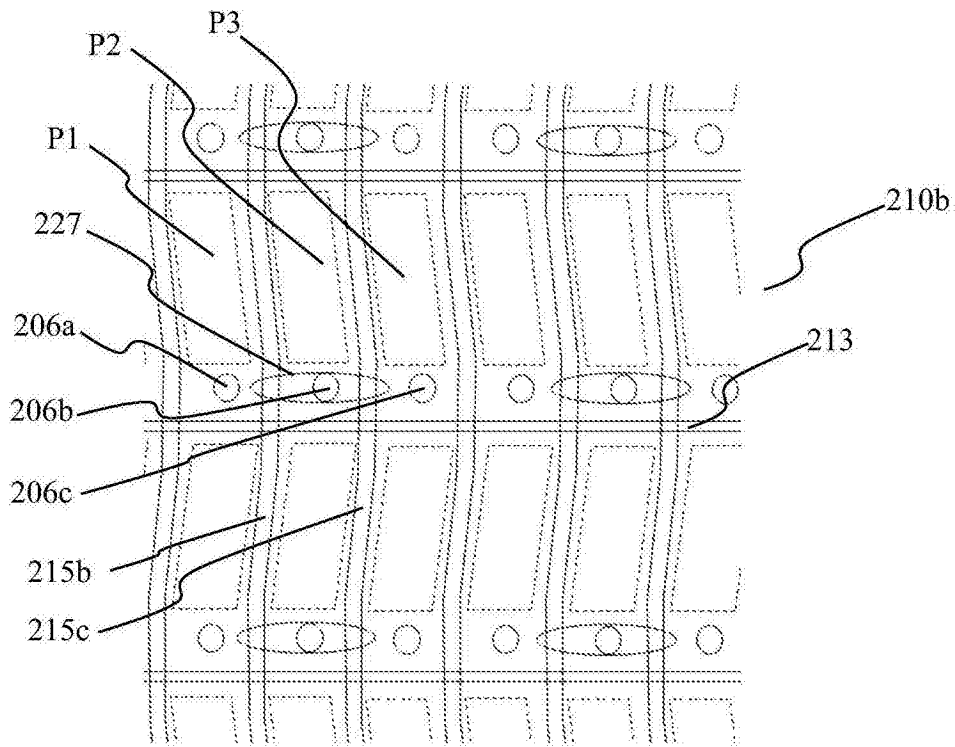


图9

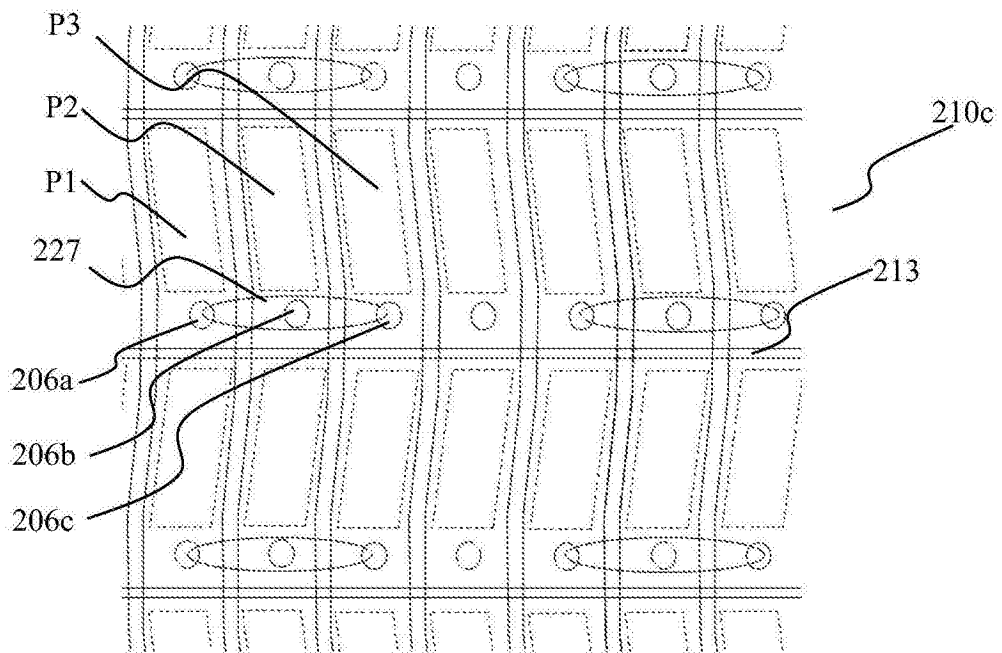


图10

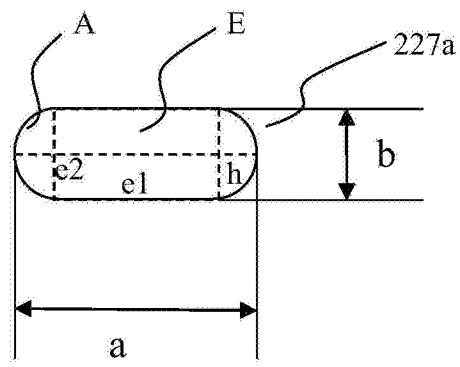


图11

专利名称(译)	液晶显示面板		
公开(公告)号	CN104407475B	公开(公告)日	2017-04-05
申请号	CN201410733413.0	申请日	2014-12-04
[标]申请(专利权)人(译)	厦门天马微电子有限公司 天马微电子股份有限公司		
申请(专利权)人(译)	厦门天马微电子有限公司 天马微电子股份有限公司		
当前申请(专利权)人(译)	厦门天马微电子有限公司 天马微电子股份有限公司		
[标]发明人	吴玲 沈柏平		
发明人	吴玲 沈柏平		
IPC分类号	G02F1/1339		
CPC分类号	G02F1/13394 G02F1/133345 G02F1/133512 G02F1/133516 G02F1/133784 G02F1/134363 G02F1/136227 G02F1/1368 G02F2001/13398		
其他公开文献	CN104407475A		
外部链接	Espacenet SIPO		

摘要(译)

本发明提供一种液晶显示面板，包括栅极线延伸方向相邻设置的第一像素与第二像素，第一像素、第二像素内的像素电极分别通过第一通孔、第二通孔与开关元件相连；该液晶显示面板还设置有多个间隔物，用于保持液晶显示面板的厚度；黑矩阵沿栅极线延伸方向设置，上述间隔物对应于黑矩阵设置，且上述间隔物具有平行于黑矩阵延伸方向的第一宽度及垂直于黑矩阵延伸方向的第二宽度，第二宽度小于第一宽度，第一宽度不小于第一通孔与第二通孔之间的距离。

