



(12)发明专利

(10)授权公告号 CN 104956429 B

(45)授权公告日 2017. 10. 03

(21)申请号 201480006210.X

(22)申请日 2014.01.24

(65)同一申请的已公布的文献号

申请公布号 CN 104956429 A

(43)申请公布日 2015.09.30

(30)优先权数据

2013-015727 2013.01.30 JP

(85)PCT国际申请进入国家阶段日

2015.07.27

(86)PCT国际申请的申请数据

PCT/JP2014/051467 2014.01.24

(87)PCT国际申请的公布数据

W02014/119478 JA 2014.08.07

(73)专利权人 夏普株式会社

地址 日本大阪府

(72)发明人 浅井芳启 冈田胜博 小笠原功

吉田昌弘

(74)专利代理机构 上海专利商标事务所有限公

司 31100

代理人 张鑫

(51)Int.Cl.

G02F 1/1343(2006.01)

G02F 1/1333(2006.01)

G02F 1/1339(2006.01)

G02F 1/1345(2006.01)

G02F 1/1368(2006.01)

G09F 9/30(2006.01)

G09F 9/40(2006.01)

G09F 9/00(2006.01)

(56)对比文件

US 2012194773 A1, 2012.08.02,

US 2012194773 A1, 2012.08.02,

US 2003137630 A1, 2003.07.24,

WO 2012002042 A1, 2012.01.05,

CN 1673820 A, 2005.09.28,

WO 2011043440 A1, 2011.04.14,

CN 1658279 A, 2005.08.24,

审查员 黄玉婷

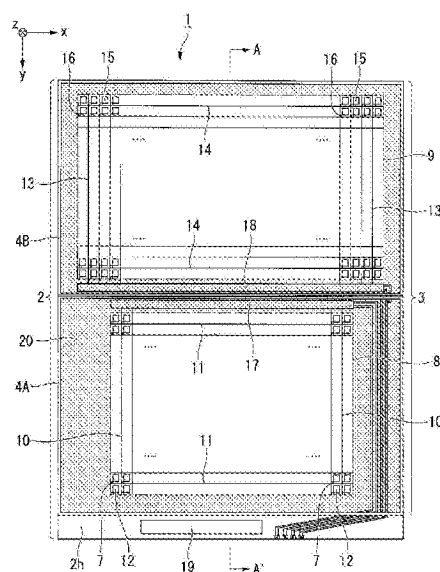
(54)发明名称

显示装置

(57)摘要

本发明的一个方式的液晶显示装置(1)中,向第一显示部(8)的第一栅极线(10)提供栅极信号的第一栅极驱动器(17),以及向第二显示部(9)的第二栅极线(13)提供栅极信号的第二栅极驱动器(18)各自包含形成在阵列基板(2)的一面上的晶体管而构成。第一栅极驱动器(17)的至少一部分以及第二栅极驱动器(18)的至少一部分形成在第一显示部(8)和第二显示部(9)所包夹的区域中。

权利要求书6页 说明书14页 附图13页



1. 一种显示装置,其特征在于,包括:

阵列基板,该阵列基板的一面上并排设置有第一显示部和第二显示部,

所述第一显示部包括:第一栅极线,多个该第一栅极线在所述第一显示部和所述第二显示部的排列方向上延伸;第一数据线,多个该第一数据线在与所述排列方向交叉的方向上延伸;第一薄膜晶体管,该第一薄膜晶体管连接所述第一栅极线和所述第一数据线;以及第一像素电极,该第一像素电极直接或间接连接所述第一薄膜晶体管,

所述第二显示部包括:第二栅极线,多个该第二栅极线在所述第一显示部和所述第二显示部的排列方向上延伸;第二数据线,多个该第二数据线在与所述排列方向交叉的方向上延伸;第二薄膜晶体管,该第二薄膜晶体管连接所述第二栅极线和所述第二数据线;以及第二像素电极,该第二像素电极直接或间接连接所述第二薄膜晶体管,

向所述第一栅极线提供栅极信号的第一栅极驱动器以及向所述第二栅极线提供栅极信号的第二栅极驱动器各自包含形成在所述阵列基板的一面的晶体管而构成,

所述第一栅极驱动器的至少一部分以及所述第二栅极驱动器的至少一部分形成在被所述第一显示部和所述第二显示部包夹的区域,

还包括:相对基板;密封材料,该密封材料隔开规定间隔对所述阵列基板和所述相对基板进行贴合;以及显示介质,该显示介质被封入由所述阵列基板、所述相对基板和所述密封材料包围的空间内,

从所述相对基板的法线方向观察,所述密封材料和所述第一栅极驱动器以及所述第二栅极驱动器设置在不重叠的位置上,

所述密封材料包含:第一密封材料,该第一密封材料包围所述第一显示部的外周;以及第二密封材料,该第二密封材料包围所述第二显示部的外周,

所述第一栅极线的根数少于所述第二栅极线的根数,

向所述第一数据线以及所述第二数据线提供数据信号的数据驱动器,设置在矩形的所述阵列基板的与所述排列方向相对的两条边中靠近所述第一显示部一侧的一条边上,

所述阵列基板还包括:第一数据引出线,该第一数据引出线连接所述第一数据线和第一数据线用端子;第二数据引出线,该第二数据引出线连接所述第二数据线和第二数据线用端子;第一栅极驱动器用信号线,该第一栅极驱动器用信号线连接所述第一栅极驱动器和外部连接端子;以及第二栅极驱动器用信号线,该第二栅极驱动器用信号线连接所述第二栅极驱动器和外部连接端子,

所述第二数据引出线设置在所述阵列基板的与垂直于所述排列方向的方向相对的两条边中的第一边,

所述第一数据引出线、所述第一栅极驱动器用信号线以及所述第二栅极驱动器用信号线设置在所述阵列基板的与垂直于所述排列方向的方向相对的所述两条边中的第二边。

2. 如权利要求1所述的显示装置,其特征在于,

所述第一密封材料中朝向所述第二显示部的部分,与所述第二密封材料中朝向所述第一显示部的部分共用一个密封材料。

3. 如权利要求1所述的显示装置,其特征在于,

在所述相对基板的一面上设置遮光层,

从所述相对基板的法线方向观察,所述遮光层和所述第一栅极驱动器、以及所述遮光

层和所述第二栅极驱动器设置在重叠的位置上。

4. 如权利要求1所述的显示装置,其特征在于,

所述阵列基板还包括:第一公共引出线,该第一公共引出线向所述第一显示部对应的所述相对基板上的第一相对电极提供公共信号,

所述第一公共引出线的一部分设置在所述阵列基板的一面中的、被多个第一数据线用端子和多个第二数据线用端子包夹的区域中。

5. 如权利要求1所述的显示装置,其特征在于,

所述阵列基板还包括:多个第一栅极驱动器用信号线,该第一栅极驱动器用信号线连接所述第一栅极驱动器和外部连接端子;以及多个第二栅极驱动器用信号线,该第二栅极驱动器用信号线连接所述第二栅极驱动器和外部连接端子,

所述多个第一栅极驱动器用信号线以及所述多个第二栅极驱动器用信号线中,所述第一栅极驱动器和所述第二栅极驱动器中共享具有相同功能的信号线。

6. 如权利要求1所述的显示装置,其特征在于,

所述晶体管的半导体层由包含铟、镓、以及锌的氧化物半导体构成。

7. 一种显示装置,其特征在于,包括:

阵列基板,该阵列基板的一面上并排设置有第一显示部和第二显示部,

所述第一显示部包括:第一栅极线,多个该第一栅极线在所述第一显示部和所述第二显示部的排列方向上延伸;第一数据线,多个该第一数据线在与所述排列方向交叉的方向上延伸;第一薄膜晶体管,该第一薄膜晶体管连接所述第一栅极线和所述第一数据线;以及第一像素电极,该第一像素电极直接或间接连接所述第一薄膜晶体管,

所述第二显示部包括:第二栅极线,多个该第二栅极线在所述第一显示部和所述第二显示部的排列方向上延伸;第二数据线,多个该第二数据线在与所述排列方向交叉的方向上延伸;第二薄膜晶体管,该第二薄膜晶体管连接所述第二栅极线和所述第二数据线;以及第二像素电极,该第二像素电极直接或间接连接所述第二薄膜晶体管,

向所述第一栅极线提供栅极信号的第一栅极驱动器以及向所述第二栅极线提供栅极信号的第二栅极驱动器各自包含形成在所述阵列基板的一面的晶体管而构成,

所述第一栅极驱动器的至少一部分以及所述第二栅极驱动器的至少一部分形成在被所述第一显示部和所述第二显示部包夹的区域,

还包括:相对基板;密封材料,该密封材料隔开规定间隔对所述阵列基板和所述相对基板进行贴合;以及显示介质,该显示介质被封入由所述阵列基板、所述相对基板和所述密封材料包围的空间内,

从所述相对基板的法线方向观察,所述密封材料和所述第一栅极驱动器以及所述第二栅极驱动器设置在不重叠的位置上,

所述密封材料由将所述第一显示部以及所述第二显示部的外周一并包围的密封材料构成,

所述第一栅极线的根数少于所述第二栅极线的根数,

向所述第一数据线以及所述第二数据线提供数据信号的数据驱动器,设置在矩形的所述阵列基板的与所述排列方向相对的两条边中靠近所述第一显示部一侧的一条边上,

所述阵列基板还包括:第一数据引出线,该第一数据引出线连接所述第一数据线和第

一数据线用端子；第二数据引出线，该第二数据引出线连接所述第二数据线和第二数据线用端子；第一栅极驱动器用信号线，该第一栅极驱动器用信号线连接所述第一栅极驱动器和外部连接端子；以及第二栅极驱动器用信号线，该第二栅极驱动器用信号线连接所述第二栅极驱动器和外部连接端子，

所述第二数据引出线设置在所述阵列基板的与垂直于所述排列方向的方向相对的两条边中的第一边，

所述第一数据引出线、所述第一栅极驱动器用信号线以及所述第二栅极驱动器用信号线设置在所述阵列基板的与垂直于所述排列方向的方向相对的所述两条边中的第二边。

8. 如权利要求7所述的显示装置，其特征在于，

在所述相对基板的一面上设置遮光层，

从所述相对基板的法线方向观察，所述遮光层和所述第一栅极驱动器、以及所述遮光层和所述第二栅极驱动器设置在重叠的位置上。

9. 如权利要求7所述的显示装置，其特征在于，

所述阵列基板还包括：第一公共引出线，该第一公共引出线向所述第一显示部对应的所述相对基板上的第一相对电极提供公共信号，

所述第一公共引出线的一部分设置在所述阵列基板的一面中的、被多个第一数据线用端子和多个第二数据线用端子包夹的区域中。

10. 如权利要求7所述的显示装置，其特征在于，

所述阵列基板还包括：多个第一栅极驱动器用信号线，该第一栅极驱动器用信号线连接所述第一栅极驱动器和外部连接端子；以及多个第二栅极驱动器用信号线，该第二栅极驱动器用信号线连接所述第二栅极驱动器和外部连接端子，

所述多个第一栅极驱动器用信号线以及所述多个第二栅极驱动器用信号线中，所述第一栅极驱动器和所述第二栅极驱动器中共享具有相同功能的信号线。

11. 如权利要求7所述的显示装置，其特征在于，

所述晶体管的半导体层由包含镧、镓、以及锌的氧化物半导体构成。

12. 一种显示装置，其特征在于，包括：

阵列基板，该阵列基板的一面上并排设置有第一显示部和第二显示部，

所述第一显示部包括：第一栅极线，多个该第一栅极线在所述第一显示部和所述第二显示部的排列方向上延伸；第一数据线，多个该第一数据线在与所述排列方向交叉的方向上延伸；第一薄膜晶体管，该第一薄膜晶体管连接所述第一栅极线和所述第一数据线；以及第一像素电极，该第一像素电极直接或间接连接所述第一薄膜晶体管，

所述第二显示部包括：第二栅极线，多个该第二栅极线在所述第一显示部和所述第二显示部的排列方向上延伸；第二数据线，多个该第二数据线在与所述排列方向交叉的方向上延伸；第二薄膜晶体管，该第二薄膜晶体管连接所述第二栅极线和所述第二数据线；以及第二像素电极，该第二像素电极直接或间接连接所述第二薄膜晶体管，

向所述第一栅极线提供栅极信号的第一栅极驱动器以及向所述第二栅极线提供栅极信号的第二栅极驱动器各自包含形成在所述阵列基板的一面的晶体管而构成，

所述第一栅极驱动器的至少一部分以及所述第二栅极驱动器的至少一部分形成在被所述第一显示部和所述第二显示部包夹的区域，

还包括：相对基板；密封材料，该密封材料隔开规定间隔对所述阵列基板和所述相对基板进行贴合；以及显示介质，该显示介质被封入由所述阵列基板、所述相对基板和所述密封材料包围的空间内，

从所述相对基板的法线方向观察，所述密封材料和所述第一栅极驱动器以及所述第二栅极驱动器设置在不重叠的位置上，

所述密封材料包含：第一密封材料，该第一密封材料包围所述第一显示部的外周；以及第二密封材料，该第二密封材料包围所述第二显示部的外周，

所述第一栅极线的根数少于所述第二栅极线的根数，

向所述第一数据线以及所述第二数据线提供数据信号的数据驱动器，设置在矩形的所述阵列基板的与所述排列方向相对的两条边中靠近所述第一显示部一侧的一条边上，

所述阵列基板还包括：第一公共引出线，该第一公共引出线向所述第一显示部对应的所述相对基板上的第一相对电极提供公共信号，

所述第一公共引出线的一部分设置在所述阵列基板的一面中的、被多个第一数据线用端子和多个第二数据线用端子包夹的区域中。

13. 如权利要求12所述的显示装置，其特征在于，

所述第一密封材料中朝向所述第二显示部的部分，与所述第二密封材料中朝向所述第一显示部的部分共用一个密封材料。

14. 如权利要求12所述的显示装置，其特征在于，

在所述相对基板的一面上设置遮光层，

从所述相对基板的法线方向观察，所述遮光层和所述第一栅极驱动器、以及所述遮光层和所述第二栅极驱动器设置在重叠的位置上。

15. 如权利要求12所述的显示装置，其特征在于，

所述阵列基板还包括：第一数据引出线，该第一数据引出线连接所述第一数据线和第一数据线用端子；第二数据引出线，该第二数据引出线连接所述第二数据线和第二数据线用端子；第一栅极驱动器用信号线，该第一栅极驱动器用信号线连接所述第一栅极驱动器和外部连接端子；以及第二栅极驱动器用信号线，该第二栅极驱动器用信号线连接所述第二栅极驱动器和外部连接端子，

所述第二数据引出线设置在所述阵列基板的与垂直于所述排列方向的方向相对的两条边中的第一边，

所述第一数据引出线、所述第一栅极驱动器用信号线以及所述第二栅极驱动器用信号线设置在所述阵列基板的与垂直于所述排列方向的方向相对的所述两条边中的第二边。

16. 如权利要求12所述的显示装置，其特征在于，

所述阵列基板还包括：多个第一栅极驱动器用信号线，该第一栅极驱动器用信号线连接所述第一栅极驱动器和外部连接端子；以及多个第二栅极驱动器用信号线，该第二栅极驱动器用信号线连接所述第二栅极驱动器和外部连接端子，

所述多个第一栅极驱动器用信号线以及所述多个第二栅极驱动器用信号线中，所述第一栅极驱动器和所述第二栅极驱动器中共享具有相同功能的信号线。

17. 如权利要求12所述的显示装置，其特征在于，

所述晶体管的半导体层由包含镧、镓、以及锌的氧化物半导体构成。

18. 一种显示装置, 其特征在于, 包括:

阵列基板, 该阵列基板的一面上并排设置有第一显示部和第二显示部,

所述第一显示部包括: 第一栅极线, 多个该第一栅极线在所述第一显示部和所述第二显示部的排列方向上延伸; 第一数据线, 多个该第一数据线在与所述排列方向交叉的方向上延伸; 第一薄膜晶体管, 该第一薄膜晶体管连接所述第一栅极线和所述第一数据线; 以及第一像素电极, 该第一像素电极直接或间接连接所述第一薄膜晶体管,

所述第二显示部包括: 第二栅极线, 多个该第二栅极线在所述第一显示部和所述第二显示部的排列方向上延伸; 第二数据线, 多个该第二数据线在与所述排列方向交叉的方向上延伸; 第二薄膜晶体管, 该第二薄膜晶体管连接所述第二栅极线和所述第二数据线; 以及第二像素电极, 该第二像素电极直接或间接连接所述第二薄膜晶体管,

向所述第一栅极线提供栅极信号的第一栅极驱动器以及向所述第二栅极线提供栅极信号的第二栅极驱动器各自包含形成在所述阵列基板的一面的晶体管而构成,

所述第一栅极驱动器的至少一部分以及所述第二栅极驱动器的至少一部分形成在被所述第一显示部和所述第二显示部包夹的区域,

还包括: 相对基板; 密封材料, 该密封材料隔开规定间隔对所述阵列基板和所述相对基板进行贴合; 以及显示介质, 该显示介质被封入由所述阵列基板、所述相对基板和所述密封材料包围的空间内,

从所述相对基板的法线方向观察, 所述密封材料和所述第一栅极驱动器以及所述第二栅极驱动器设置在不重叠的位置上,

所述密封材料由将所述第一显示部以及所述第二显示部的外周一并包围的密封材料构成,

所述第一栅极线的根数少于所述第二栅极线的根数,

向所述第一数据线以及所述第二数据线提供数据信号的数据驱动器, 设置在矩形的所述阵列基板的与所述排列方向相对的两条边中靠近所述第一显示部一侧的一条边上,

所述阵列基板还包括: 第一公共引出线, 该第一公共引出线向所述第一显示部对应的所述相对基板上的第一相对电极提供公共信号,

所述第一公共引出线的一部分设置在所述阵列基板的一面中的、被多个第一数据线用端子和多个第二数据线用端子包夹的区域中。

19. 如权利要求18所述的显示装置, 其特征在于,

在所述相对基板的一面上设置遮光层,

从所述相对基板的法线方向观察, 所述遮光层和所述第一栅极驱动器、以及所述遮光层和所述第二栅极驱动器设置在重叠的位置上。

20. 如权利要求18所述的显示装置, 其特征在于,

所述阵列基板还包括: 第一数据引出线, 该第一数据引出线连接所述第一数据线和第一数据线用端子; 第二数据引出线, 该第二数据引出线连接所述第二数据线和第二数据线用端子; 第一栅极驱动器用信号线, 该第一栅极驱动器用信号线连接所述第一栅极驱动器和外部连接端子; 以及第二栅极驱动器用信号线, 该第二栅极驱动器用信号线连接所述第二栅极驱动器和外部连接端子,

所述第二数据引出线设置在所述阵列基板的与垂直于所述排列方向的方向相对的两

条边中的第一边，

所述第一数据引出线、所述第一栅极驱动器用信号线以及所述第二栅极驱动器用信号线设置在所述阵列基板的与垂直于所述排列方向的方向相对的所述两条边中的第二边。

21. 如权利要求18所述的显示装置，其特征在于，

所述阵列基板还包括：多个第一栅极驱动器用信号线，该第一栅极驱动器用信号线连接所述第一栅极驱动器和外部连接端子；以及多个第二栅极驱动器用信号线，该第二栅极驱动器用信号线连接所述第二栅极驱动器和外部连接端子，

所述多个第一栅极驱动器用信号线以及所述多个第二栅极驱动器用信号线中，所述第一栅极驱动器和所述第二栅极驱动器中共享具有相同功能的信号线。

22. 如权利要求18所述的显示装置，其特征在于，

所述晶体管的半导体层由包含铜、镓、以及锌的氧化物半导体构成。

23. 一种显示装置，其特征在于，包括：

阵列基板，该阵列基板的一面上并排设置有第一显示部和第二显示部，

所述第一显示部包括：第一栅极线，多个该第一栅极线在所述第一显示部和所述第二显示部的排列方向上延伸；第一数据线，多个该第一数据线与所述排列方向交叉的方向上延伸；第一薄膜晶体管，该第一薄膜晶体管连接所述第一栅极线和所述第一数据线；以及第一像素电极，该第一像素电极直接或间接连接所述第一薄膜晶体管，

所述第二显示部包括：第二栅极线，多个该第二栅极线在所述第一显示部和所述第二显示部的排列方向上延伸；第二数据线，多个该第二数据线与所述排列方向交叉的方向上延伸；第二薄膜晶体管，该第二薄膜晶体管连接所述第二栅极线和所述第二数据线；以及第二像素电极，该第二像素电极直接或间接连接所述第二薄膜晶体管，

向所述第一栅极线以及所述第二栅极线提供栅极信号的栅极驱动器，包含形成在所述阵列基板的一面的晶体管而构成，所述栅极驱动器的至少一部分形成在被所述第一显示部和所述第二显示部包夹的区域，

所述第一栅极线的根数和所述第二栅极线的根数不同，

所述栅极驱动器的多个输出晶体管中，一部分输出晶体管连接所述第一栅极线以及所述第二栅极线双方，剩下的输出晶体管连接所述第一栅极线以及所述第二栅极线的其中一方，

连接所述第一栅极线以及所述第二栅极线的其中一方的输出晶体管连接负载电容调整部。

24. 如权利要求23所述的显示装置，其特征在于，

所述栅极驱动器在与所述排列方向交叉的方向中，被分割为包含连接所述第一栅极线的输出晶体管的第一栅极线输出部，以及包含连接所述第二栅极线的输出晶体管的第二栅极线输出部。

25. 如权利要求23所述的显示装置，其特征在于，

所述晶体管的半导体层由包含铜、镓、以及锌的氧化物半导体构成。

显示装置

技术领域

[0001] 本发明涉及显示装置。

[0002] 本申请以2013年1月30日在日本提出申请的日本专利特愿2013-015727号为基础主张优先权,在这里援引其内容。

背景技术

[0003] 作为显示装置中的一种,液晶显示装置近年被广泛用于移动电子设备的显示部。例如下文的专利文献1、2中,公开了具备能单独进行显示的两个显示部的液晶显示装置。专利文献1所记载的显示装置包括:由透过型液晶显示部构成的第一显示部;以及由反射型液晶显示部构成的第二显示部。在该显示装置中,由第二显示部显示时间和日期等希望保持持续显示的信息。其它的文字和图像等临时需要的信息在显示或非显示状态间进行切换,在第一显示部进行显示。在专利文献1中记载了该显示装置适用于移动电话或移动型电脑等。

[0004] 现有技术文献

[0005] 专利文献

[0006] 专利文献1:日本专利特开2003-216116号公报

[0007] 专利文献2:日本专利特开2009-276547号公报

发明内容

[0008] 发明所要解决的技术问题

[0009] 专利文献1记载的显示装置中,第一显示部用的第一扫描线驱动器沿着基板的第一边安装,第二显示部用的第二扫描线驱动器沿着与第一边相对的第二边安装。即,两个扫描线驱动器用IC芯片安装在基板的周边部。作为扫描线驱动器,有时会采用在阵列基板上以整片方式形成驱动电路的结构,代替安装IC芯片的结构。该情况下,由于水分容易从基板周边部渗入,因此可能会产生布线腐蚀或者构成驱动电路的元件的性能可能会下降,使扫描线驱动器的可靠性降低。另外,扫描线驱动器与栅极驱动器相同。

[0010] 特别是显示装置的周边部分变窄的情况下,考虑使驱动电路内的晶体管等元件设置在密封材料的正下方。以下,将使显示装置的周边部分变窄称为“窄边框化”。通过采用像这样的结构,由于隔着密封材料使两块基板贴合时的应力施加在元件上,因此有元件容易发生破坏的问题。另外,采用由紫外光等光进行固化的类型的密封材料的情况下,利用驱动电路的图案隔断光,会有密封材料难以固化的问题。

[0011] 本发明的一个方式是为了解决上述问题而完成的,其目的在于提供一种减少栅极驱动器的可靠性下降可能性的显示装置。另外,本发明的一个方式的目的是提供一种难以产生驱动电路内的元件破坏、光固化型密封材料的固化不良等问题的显示装置。

[0012] 解决技术问题所采用的技术方案

[0013] 为了实现上述目的,本发明的一个方式的显示装置,包括:阵列基板,该阵列基板

的一面上并排设置有第一显示部和第二显示部,所述第一显示部包括:第一栅极线,多个该第一栅极线在所述第一显示部和所述第二显示部的排列方向上延伸;第一数据线,多个该第一数据线在与所述排列方向交叉的方向上延伸;第一薄膜晶体管,该第一薄膜晶体管连接所述第一栅极线和所述第一数据线;以及第一像素电极,该第一像素电极直接或间接连接所述第一薄膜晶体管,所述第二显示部包括:第二栅极线,多个该第二栅极线在所述第一显示部和所述第二显示部的排列方向上延伸;第二数据线,多个该第二数据线在与所述排列方向交叉的方向上延伸;第二薄膜晶体管,该第二薄膜晶体管连接所述第二栅极线和所述第二数据线;以及第二像素电极,该第二像素电极直接或间接连接所述第二薄膜晶体管,向所述第一栅极线提供栅极信号的第一栅极驱动器以及向所述第二栅极线提供栅极信号的第二栅极驱动器各自包含形成在所述阵列基板的一面的晶体管而构成,所述第一栅极驱动器的至少一部分以及所述第二栅极驱动器的至少一部分形成在被所述第一显示部和所述第二显示部包夹的区域。

[0014] 本发明的一个方式的显示装置,优选地,还包括:相对基板;密封材料,该密封材料隔着规定间隔对所述阵列基板和所述相对基板进行贴合;以及显示介质,该显示介质被封入由所述阵列基板、所述相对基板和所述密封材料包围的空间内。

[0015] 本发明的一个方式的显示装置,优选地,从所述相对基板的法线方向观察,所述密封材料和所述第一栅极驱动器以及所述第二栅极驱动器设置在不重叠的位置上。

[0016] 本发明的一个方式的显示装置,优选地,所述密封材料包含:第一密封材料,该第一密封材料包围所述第一显示部的外周;以及第二密封材料,该第二密封材料包围所述第二显示部的外周。

[0017] 本发明的一个方式的显示装置,优选地,所述第一密封材料中朝向所述第二显示部的部分,与所述第二密封材料中朝向所述第一显示部的部分兼用一个密封材料。

[0018] 本发明的一个方式的显示装置,优选地,所述密封材料由将所述第一显示部以及所述第二显示部的外周一并包围的密封材料构成。

[0019] 本发明的一个方式的显示装置,优选地,在所述相对基板的一面上设置遮光层,从所述相对基板的法线方向观察,所述遮光层和所述第一栅极驱动器、以及所述遮光层和所述第二栅极驱动器设置在重叠的位置上。

[0020] 本发明的一个方式的显示装置,优选地,所述第一栅极线的根数少于所述第二栅极线的根数。

[0021] 本发明的一个方式的显示装置,优选地,向所述第一数据线以及所述第二数据线提供数据信号的数据驱动器,设置在矩形的所述阵列基板的与所述排列方向相对的两条边中,靠近所述第一显示部一侧的一条边上。

[0022] 本发明的一个方式的显示装置,优选地,所述阵列基板还包括:第一数据引出线,该第一数据引出线连接所述第一数据线和第一数据线用端子;第二数据引出线,该第二数据引出线连接所述第二数据线和第二数据线用端子;第一栅极驱动器用信号线,该第一栅极驱动器用信号线连接所述第一栅极驱动器和外部连接端子;以及第二栅极驱动器用信号线,该第二栅极驱动器用信号线连接所述第二栅极驱动器和外部连接端子,所述第二数据引出线设置在所述阵列基板的与垂直于所述排列方向的方向相对的两条边中的第一边,所述第一数据引出线、所述第一栅极驱动器用信号线以及所述第二栅极驱动器用信号线设置

在所述两条边中的第二边。

[0023] 本发明的一个方式的显示装置,优选地,所述阵列基板还包括:第一公共引出线,该第一公共引出线向所述第一显示部对应的所述相对基板上的第一相对电极提供公共信号,所述第一公共引出线的一部分设置在所述阵列基板的一面中的、被多个第一数据线用端子组和多个第二数据线用端子组包夹的区域中。

[0024] 本发明的一个方式的显示装置,优选地,所述阵列基板包括:数据驱动器,该数据驱动器对所述第一数据线以及所述第二数据线提供数据信号,

[0025] 所述数据驱动器,优选地,安装在矩形的所述阵列基板的与垂直于所述排列方向的方向相对的两条边中的第一边。

[0026] 本发明的一个方式的显示装置,优选地,所述阵列基板还包括:第一栅极驱动器用信号线,该第一栅极驱动器用信号线连接所述第一栅极驱动器和外部连接端子;以及第二栅极驱动器用信号线,该第二栅极驱动器用信号线连接所述第二栅极驱动器和外部连接端子,

[0027] 所述第一栅极驱动器用信号线的一部分以及所述第二栅极驱动器用信号线的一部分设置在所述阵列基板的一面中被多个第一数据线用端子组和多个第二数据线用端子组包夹的区域中。

[0028] 本发明的一个方式的显示装置,优选地,所述阵列基板还包括:多个第一栅极驱动器用信号线,该第一栅极驱动器用信号线连接所述第一栅极驱动器和外部连接端子;以及多个第二栅极驱动器用信号线,该第二栅极驱动器用信号线连接所述第二栅极驱动器和外部连接端子,所述多个第一栅极驱动器用信号线以及所述多个第二栅极驱动器用信号线中,所述第一栅极驱动器和所述第二栅极驱动器共享具有相同功能的信号线。

[0029] 本发明的一个方式的显示装置,包括:阵列基板,该阵列基板的一面上并排设置有第一显示部和第二显示部,所述第一显示部包括:第一栅极线,多个该第一栅极线在所述第一显示部和所述第二显示部的排列方向上延伸;第一数据线,多个该第一数据线在与所述排列方向交叉的方向上延伸;第一薄膜晶体管,该第一薄膜晶体管连接所述第一栅极线和所述第一数据线;以及第一像素电极,该第一像素电极直接或间接连接所述第一薄膜晶体管,所述第二显示部包括:第二栅极线,多个该第二栅极线在所述第一显示部和所述第二显示部的排列方向上延伸;第二数据线,多个该第二数据线在与所述排列方向交叉的方向上延伸;第二薄膜晶体管,该第二薄膜晶体管连接所述第二栅极线和所述第二数据线;以及第二像素电极,该第二像素电极直接或间接连接所述第二薄膜晶体管,向所述第一栅极线以及所述第二栅极线提供栅极信号的栅极驱动器包含形成在所述阵列基板的一面的晶体管而构成,所述栅极驱动器的至少一部分形成在被所述第一显示部和所述第二显示部包夹的区域。

[0030] 本发明的一个方式的显示装置,优选地,所述第一栅极线的根数和所述第二栅极线的根数不同,所述栅极驱动器的多个输出晶体管中,一部分输出晶体管连接所述第一栅极线以及所述第二栅极线双方,剩下的输出晶体管连接所述第一栅极线以及所述第二栅极线的其中一方,连接所述第一栅极线以及所述第二栅极线的其中一方的输出晶体管连接负载电容调整部。

[0031] 本发明的一个方式的显示装置,优选地,所述栅极驱动器在与所述排列方向交叉

的方向中,被分割为包含连接所述第一栅极线的输出晶体管的第一栅极线输出部,以及包含连接所述第二栅极线的输出晶体管的第二栅极线输出部。

[0032] 本发明的一个方式的显示装置,优选地,所述晶体管的半导体层由包含铟、镓、以及锌的氧化物半导体构成。

[0033] 发明效果

[0034] 根据本发明的一个方式,能提供一种扫描线驱动器的可靠性降低可能性较小的显示装置。另外,根据本发明的一个方式,能提供一种难以产生驱动电路内的元件破坏、光固化型密封材料的固化不良等问题的显示装置。

附图说明

[0035] 图1是第一实施方式的液晶显示装置的平面图。

[0036] 图2是沿着图1的A—A'线的剖面图。

[0037] 图3是表示显示装置的周边部的电路结构的平面图。

[0038] 图4是图3的A以及A'部分的放大平面图。

[0039] 图5是图3的B部分的放大平面图。

[0040] 图6是第二实施方式的液晶显示装置的平面图。

[0041] 图7是第三实施方式的液晶显示装置的平面图。

[0042] 图8是第四实施方式的液晶显示装置的平面图。

[0043] 图9是图8的C部分的放大图。

[0044] 图10是第五实施方式的液晶显示装置的关键部分的平面图。

[0045] 图11是第六实施方式的液晶显示装置的平面图。

[0046] 图12是图11的D部分的放大图。

[0047] 图13是第七实施方式的液晶显示装置的平面图。

具体实施方式

[0048] [第1实施方式]

[0049] 下面,采用图1~图5对本发明的第一实施方式进行说明。

[0050] 本实施方式中,作为显示装置列举了液晶显示装置的一个例子进行说明。

[0051] 图1是本实施方式的液晶显示装置的平面图。图2是沿着图1的A—A'线的剖面图。图3是表示液晶显示装置的周边部的电路结构的平面图。图4是图3的A以及A'部分的放大平面图。图5是图3的B部分的放大平面图。

[0052] 另外,以下的各附图中为了方便观察各结构要素,根据结构要素以不同尺寸的比例尺进行显示。

[0053] 如图1、图2所示,本实施方式的液晶显示装置1具备液晶面板6,该液晶面板6包含:阵列基板2;相对基板3;隔开规定间隔贴合阵列基板2和相对基板3的密封材料4A、4B;被封装入由阵列基板2、相对基板3、以及密封材料4A、4B包围而成的空间内的液晶层5。除了液晶面板6以外,若为透过型液晶显示装置,液晶显示装置1还将包括背光源、一对偏光板等,但由于这些都是公知的结构,因此省略说明以及图示。本实施方式的液晶层与专利权利要求书中的“显示介质”对应。

[0054] 液晶显示装置1具有将第一显示部8和第二显示部9并排设置在同一方向(图1中的y轴方向)的结构。本实施方式的情况下,密封材料由包围第一显示部8外周的第一密封材料4A、以及包围第二显示部9外周的第二密封材料4B构成。作为本实施方式的液晶显示装置1,例如假设为垂直取向模式(VA模式)等纵电场方式的液晶显示装置。第一显示部8和第二显示部9可独立显示。液晶显示装置1作为所谓的双画面型液晶显示装置,例如适用于游戏机或移动电子设备。

[0055] 如图1所示,第一显示部8包括:多个第一栅极线10;以及多个第一数据线11。多个第一栅极线10在第一显示部8和第二显示部9的排列方向上(图1的y轴方向)延伸。多个第一数据线11在与第一显示部8和第二显示部9的排列方向垂直的方向上(图1的x轴方向)延伸。在相邻的第一栅极线10和相邻的第一数据线11所包围的区域中分别设置第一像素电极12。第一显示部8包括设置为阵列状的多个第一像素电极12。在第一栅极线10和第一数据线11的交叉点附近,包括像素开关用的第一薄膜晶体管7(Thin Film Transistor,以下简称为TFT)。第一TFT7连接第一栅极线10和第一数据线11。第一像素电极12连接第一TFT7。由此,第一像素电极12经由第一TFT7连接第一栅极线10以及第一数据线11。除了直接连接第一TFT7之外,第一像素电极12也可以经由不同于第一TFT7的TFT、电容元件等,与第一TFT7间接连接。

[0056] 第二显示部9包括:多个第二栅极线13;以及多个第二数据线14。多个第二栅极线13在第一显示部8和第二显示部9的排列方向上(图1的y轴方向)延伸。多个第二数据线14在与第一显示部8和第二显示部9的排列方向垂直的方向上(图1的x轴方向)延伸。在相邻的第二栅极线13和相邻的第二数据线14所包围的区域中分别设置第二像素电极15。第二显示部9包括设置为阵列状的多个第二像素电极15。在第二栅极线13和第二数据线14的交叉点的附近,包括像素开关用的第二TFT16。第二TFT16连接第二栅极线13和第二数据线14。第二像素电极15连接第二TFT16。由此,第二像素电极15经由第二TFT16连接第二栅极线13以及第二数据线14。除了直接连接第二TFT16之外,第二像素电极15也可以经由不同于第二TFT16的TFT、电容元件等,与第二TFT16间接连接。

[0057] 第一栅极驱动器17形成在第一显示部8和第二显示部9包夹的区域中。第一栅极驱动器17具有向第一显示部8的多个第一栅极线10提供栅极信号的功能。第一栅极驱动器17的x轴方向的尺寸与第一显示部8的x轴方向的尺寸大致相等。

[0058] 第二栅极驱动器18的部分形成在第一显示部8和第二显示部9包夹的区域中。第二栅极驱动器18具有向多个第二栅极线13提供栅极信号的功能。第二栅极驱动器18的x轴方向的尺寸与第二显示部9的x轴方向的尺寸大致相等。如下文所述,第一显示部8的x轴方向的尺寸比第二显示部9的x轴方向的尺寸小。因此,第二栅极驱动器18的中央部形成在第一显示部8和第二显示部9包夹的区域中。第二栅极驱动器18的端部在第一显示部8和第二显示部9包夹的区域的左右伸出。

[0059] 第一栅极驱动器17以及第二栅极驱动器18都被构成为包含在阵列基板2的一面上形成成为整片的TFT(省略图示)。更详细而言,第一栅极驱动器17以及第二栅极驱动器18各自包含多级移位寄存器(省略图示),移位寄存器被构成为包含在阵列基板2的一面上形成成为整片的TFT。

[0060] 如图1所示,从相对基板3的法线方向观察,第一密封材料4A以及第二密封材料4B、

第一栅极驱动器17以及第二栅极驱动器18设置在平面上不重叠的位置。第一密封材料4A和第二密封材料4B平行延伸的部分设置在第一栅极驱动器17与第二栅极驱动器18包夹的区域中。

[0061] 阵列基板2以及相对基板3的形状均为长方形。阵列基板2的一边(在y轴方向延伸的边)的长度比相对基板3相应的一边的长度更长。因此,阵列基板2的下端突出在相对基板3的下端的外侧。以下,将阵列基板2中,在相对基板3的外侧突出的部分称为突出部2h。第一显示部8设置在阵列基板2的靠近突出部2h的一侧,第二显示部9设置在远离突出部2h的一侧。在阵列基板2的突出部2h安装数据驱动器19。数据驱动器19具有向第一数据线11以及第二数据线14提供数据信号的功能。数据驱动器19以IC芯片的形态被安装在阵列基板2上。

[0062] 以下,将阵列基板2以及相对基板3的与液晶层5相接一侧的面称为“内面”,将同阵列基板2以及相对基板3的与液晶层5相接一侧相反一侧的面称为“外面”。如图2所示,在阵列基板2的内面设置多个第一像素电极12以及多个第二像素电极15。第一像素电极12以及第二像素电极15由铟锡氧化物(Indium Tin Oxide,以下简称为ITO)等透明导电膜构成。

[0063] 在阵列基板2的内面的中央部,设置第一栅极驱动器17以及第二栅极驱动器18。在相对基板3的内面设置被称为黑矩阵的遮光膜20。在相对基板3的内面,以与多个第一像素电极12相对的方式设置第一相对电极21。在相对基板3的内面,以与多个第二像素电极15相对的方式设置第二相对电极22。

[0064] 多个第一像素电极12以矩阵状排列的区域是实质上有助于显示的区域,使该区域为第一显示部8。同样的,多个第二像素电极15以矩阵状排列的区域是实质上有助于显示的区域,使该区域为第二显示部9。遮光膜20设置在除第一显示部8以及第二显示部9以外的部分。

[0065] 换言之,遮光膜20中,在与第一显示部8以及第二显示部9对应的部分设置开口。图1中,设置了遮光膜20的部位以网格表示。

[0066] 遮光膜20与第一栅极驱动器17以及第二栅极驱动器18在平面上重叠。通过该结构,抑制了外部光入射到构成第一栅极驱动器17以及第二栅极驱动器18的移位寄存器的TFT。结果,能抑制TFT特性的偏移,降低截止漏电流。上述的结构特别适用于采用非晶硅,或者由铟(In)、镓(Ga)、以及锌(Zn)构成的氧化物半导体(InGaZno)来作为TFT的沟道层的底栅型TFT。

[0067] 进一步地,遮光膜20以格子状设置在与第一显示部8的第一栅极线10、第一数据线11、以及第一TFT重叠的区域中。同样地,遮光膜20以格子状设置在与第二显示部9的第二栅极线13、第二数据线14、以及第二TFT重叠的区域中。图1中,为了便于观察附图,省略各显示部8、9内的格子状的遮光膜的图示。

[0068] 图3是在图1的结构要素中,省略遮光膜20,表示隐藏在遮光膜20下方的阵列基板2的周边部的驱动电路以及布线组的图。另外,在图1中虽然省略了部分,但如图3所示,在阵列基板2的突出部2h设置多个外部连接端子24。柔性印刷布线板25(Flexible Printed Circuit,以下简称为FPC),连接多个外部连接端子24。例如,控制器IC等电子器件(省略图示)安装在FPC25,从控制器IC输出各种信号。

[0069] 若表示栅极线和数据线的根数的一个例子,则第一显示部8包括:320根第一栅极线10,以及720根第一数据线11。由红(R)、绿(G)、蓝(B)三点构成一个像素,为每一点准备第

一数据线11。由此,第一显示部8的像素数为 320×240 。第二显示部9包括:400根第二栅极线13;以及720根第二数据线14。第二显示部9的像素数为 400×240 。

[0070] 另外,相邻的第一数据线11间的距离,与相邻的第二数据线14间的距离相同。相邻的第一栅极线10间的距离,与相邻的第二栅极线13间的距离相同。即,第一显示部8的像素尺寸与第二显示部9的像素尺寸相同。

[0071] 阵列基板2包括:第一数据引出线组(图3中的标号27的虚线包围的布线群);第二数据引出线组(图3中的标号28的虚线包围的布线组);第一栅极驱动器用信号线组以及第二栅极驱动器用信号线组(图3中的标号29的虚线一并包围的布线组)。阵列基板2包括上述四种布线组。

[0072] 如图4所示,第一数据引出线组27由连接第一数据线11和第一数据线用端子31(参照图5)的多个第一数据引出线32构成。第二数据引出线组28由连接第二数据线14和第二数据线用端子33(参照图5)的多个第二数据引出线34构成。

[0073] 第一栅极驱动器用信号线组29A由连接第一栅极驱动器17和外部连接端子24A(参照图5)的多个第一栅极驱动器用信号线35构成。第二栅极驱动器用信号线组29B由连接第二栅极驱动器18和外部连接端子24B(参照图5)的多个第二栅极驱动器用信号线36构成。

[0074] 如图3所示,随着上述那样的像素数(栅极线的根数)的不同,第一显示部8的x轴方向的尺寸比第二显示部9的x轴方向的尺寸小。因此,第一显示部8的左右边框区域G1的宽度W1(x轴方向的尺寸)比第二显示部9的左右边框区域G2的宽度W2(x轴方向的尺寸)要宽。因此,第一显示部8被设置在下侧,即被设置在靠近数据驱动器19以及FPC25一侧,在第一显示部8的左右边框区域G1设置上述四种布线组。这样设置的理由将在后文中叙述。

[0075] 再次进行详细说明,如图4所示,多个第二数据引出线34从第二显示部9的左侧引出,设置在与阵列基板2的x轴方向相对的两边中的左边(第一边)侧的边框区域G1、G2。多个第一数据引出线32从第一显示部8的右侧引出,设置在与阵列基板2的x轴方向相对的两边中的右边(第二边)侧的边框区域G1。多个第一栅极驱动器用信号线35从第一栅极驱动器17的右侧引出,设置在右边侧的边框区域G1。多个第二栅极驱动器用信号线36从第二栅极驱动器18的右侧引出,设置在右边侧的边框区域G1。即,多个第二数据引出线34设置在左边侧的边框区域G1、G2,多个第一数据引出线32、多个第一栅极驱动器用信号线35、以及多个第二栅极驱动器用信号线36设置在右边侧的边框区域G1。

[0076] 第一栅极驱动器用信号线35以及第二栅极驱动器用信号线36例如包含时钟布线、起始脉冲布线、低电位布线、初始化用布线等。低电位布线向各栅极线提供低电平信号。初始化用布线对栅极驱动器内的特定的电极周期性提供初始电位。

[0077] 其它,如图4所示,第二显示部9中,在相邻两根第二栅极线13之间设置第二Cs线38。第二Cs线38是在第二显示部9内的各像素内用于形成保持电容(存储电容)的布线。在阵列基板2的左边侧以及右边侧的边框区域G1、G2设置第二Cs引出线39。第二Cs引出线39的上端与第二Cs线38连接。如图5所示,第二Cs引出线39的下端与外部连接端子24C2连接。

[0078] 同样地,第一显示部8中,在相邻两根第一栅极线10之间设置第一Cs线40。第一Cs线40是在第一显示部8内的各像素中用于形成保持电容(存储电容)的布线。如图5所示,在阵列基板2的下边侧的边框区域中,设置第一Cs引出线41。第一Cs引出线41的上端与第一Cs线40连接,下端与外部连接端子24C1连接。横电场方式的液晶显示装置的情况下,也有不存

在相当于Cs线以及Cs引出线的结构要素的情况。另外,利用在显示部的几乎整面上形成的透明电极(ITO等)来形成保持电容(储存电容)的情况下,也有不存在相当于Cs线的结构要素的情况。该情况下,所述透明电极在显示部的周边部与Cs引出线电连接。

[0079] 如图4所示,在阵列基板2的左边侧以及右边侧的边框区域G1、G2设置第二公共引出线42。第二公共引出线42经由第二公共转移43与第二相对电极22(参照图二)连接。第二公共转移43是电连接阵列基板2侧的第二公共引出线42以及相对基板3侧的第二相对电极22的构件。第二公共转移43设置在第二相对电极22上的多个部位。第二公共转移43的具体结构是混入在密封材料中的金粒子、银粒子等导电性粒子,或者碳糊料等。如图5所示,多个第二公共引出线42分别与外部连接端子24D连接。

[0080] 如图5所示,在阵列基板2的下边侧的边框区域中,设置第一公共引出线44。第一公共引出线44经由第一公共转移45与第一相对电极21(参照图二)连接。第一公共转移45是电连接阵列基板2侧的第一公共引出线44以及相对基板3侧的第一相对电极21的构件。第一公共转移45的具体结构与第二公共转移43相同。第一公共引出线44的下端与外部连接端子24E连接。

[0081] 如图5所示,在阵列基板2上的数据驱动器19对应的区域右侧,设置用于使第一数据引出线32连接数据驱动器19的第一数据线用端子31。在阵列基板2上的数据驱动器19对应的区域左侧,设置用于使第二数据引出线34连接数据驱动器19的第二数据线用端子33。多个外部连接端子24的形成区域中,在靠右的区域设置多个第一栅极驱动器用信号线35用的外部连接端子24A,以及多个第二栅极驱动器用信号线36用的外部连接端子24B。

[0082] 如上文所述,本实施方式中,第一栅极驱动器17和第二栅极驱动器18形成在第一显示部8和第二显示部9包夹的区域中。即,第一栅极驱动器17和第二栅极驱动器18不是设置在阵列基板2的周边部,而是设置在阵列基板2的大致中央处。因此,水分难以渗入第一栅极驱动器17和第二栅极驱动器18,难以发生布线腐蚀和驱动器电路的元件性能降低所导致的栅极驱动器的可靠性下降。

[0083] 另外,第一栅极驱动器17以及第二栅极驱动器18不设置在第一密封材料4A以及第二密封材料4B的正下方。因此,即使在实现液晶显示装置1的窄边框化的情况下,也能避免来自第一密封材料4A以及第二密封材料4B的应力施加在第一栅极驱动器17以及第二栅极驱动器18的TFT上。结果,能抑制TFT的破坏,实现可靠性优良的栅极驱动器。

[0084] 进一步地,作为第一密封材料4A以及第二密封材料4B,即使在采用紫外光等光固化型的密封材料的情况下,也不能对第一栅极驱动器17以及第二栅极驱动器18的图案进行光遮挡。因此,液晶显示装置1的制造工艺中,能使密封材料更可靠地固化。

[0085] 如本实施方式这样,在实现液晶显示装置1的窄边框化的基础上,最好将左右方向(x轴方向)的尺寸小的第一显示部8设置在靠近阵列基板2的突出部2h侧,即靠近安装数据驱动器19和FPC25的区域侧。其理由如下文所述。

[0086] 阵列基板2中,在靠近数据驱动器19和FPC25的区域中,集中设置各种布线。例如本实施方式的情况下,由于第一栅极驱动器17和第二栅极驱动器18设置在阵列基板2的大致中央处,因此需要设置多个第一栅极驱动器用信号线35以及第二栅极驱动器用信号线36的区域。该情况下,靠近安装数据驱动器19和FPC25的区域的第一显示部8的x轴方向的尺寸较小,能在第一显示部8的左右有空白部分。在该空白部分可设置第一栅极驱动器用信号线35

以及第二栅极驱动器用信号线36。假设在靠近安装了数据驱动器19和FPC25的区域侧设置尺寸较大的第二显示部9,则需要在第二显示部9的左右追加设置第一栅极驱动器用信号线35和第二栅极驱动器用信号线36的区域。该情况下,难以实现窄边框化。

[0087] 本实施方式的情况下,位于远离数据驱动器19的位置的第二显示部9的第二数据引出线34设置在左边侧的边框区域中,而其它的第一数据引出线32、第一栅极驱动器用信号线35、以及第二栅极驱动器用信号线36并未设置在左边侧的边框区域中。这样设置的理由为,第二数据引出线34比第一数据引出线32长的部分容易产生信号延迟钝化或发生断线。因此,优选地,确保有使第二数据引出线34比其它布线粗的区域。本实施方式中,使第二显示部9侧和第一显示部8侧的第二数据引出线34的宽度不同。第二数据引出线34的宽度在第二显示部9侧例如为4 μm ,在第一显示部8侧例如为6 μm 。另外,本实施方式中,第一数据引出线32、第二数据引出线34都使相邻的引出线形成在不同层。由此,在同一层能使布线间距变宽。

[0088] 本实施方式的情况下,第一公共引出线44的一部分设置在数据驱动器19的第一数据线用端子31和第二数据线用端子33包夹的区域中。因此,第一公共引出线44以最短距离连接外部连接端子24E和第一公共转移45。结果,能降低向第一相对电极21提供的公共信号的延迟或钝化,能降低第一公共转移45的数量。

[0089] [第2实施方式]

[0090] 下面,参照图6对本发明的第二实施方式进行说明。

[0091] 本实施方式的液晶显示装置的基本结构与第一实施方式相同,密封材料的结构与第一实施方式不同。

[0092] 图6是表示本实施方式的液晶显示装置的平面图。

[0093] 图6中,对与第一实施方式的图1共通的结构要素标注相同符号,省略详细说明。

[0094] 第一实施方式中,密封材料由将第一显示部8和第二显示部9的外周单独包围的第一密封材料4A和第二密封材料4B构成。与此相对,如图6所示,本实施方式的液晶显示装置48中,使第一密封材料4A中朝向第二显示部9的边的一部分,与第二密封材料4B中朝向第一显示部8的边的一部分共用一个密封材料4C。共用部分的密封材料4C设置在第一栅极驱动器17以及第二栅极驱动器18不重叠的位置上。全部的密封材料4A、4B、4C可以为一体。其它的结构与第一实施方式相同。

[0095] 本实施方式中也能得到与第一实施方式同样的效果:水分难以浸入栅极驱动器,并且能避免来自密封材料的应力施加在栅极驱动器的TFT上,能实现具有可靠性优良的栅极驱动器的液晶显示装置。

[0096] 一般地,使液晶显示装置为竖立的状态的情况下,重力使液晶显示装置的下侧膨胀,产生液晶层厚(单元厚度)异常的情况。想要改善该问题的情况中,如第一、第二实施方式那样,优选地,在第一显示部8和第二显示部9的边界形成密封材料,分割液晶层5。

[0097] [第3实施方式]

[0098] 下面,参照图7对本发明的第三实施方式进行说明。

[0099] 本实施方式的液晶显示装置的基本结构与第一实施方式相同,密封材料的结构与第一实施方式不同。

[0100] 图7是表示本实施方式的液晶显示装置的平面图。

[0101] 图7中,对与第一实施方式的图1共通的结构要素标注相同符号,省略详细说明。

[0102] 如图7所示,在本实施方式的液晶显示装置51中,设置将第一显示部8和第二显示部9的外周一并包围的密封材料4D。因此,液晶层5(参照图2)不分割为第一显示部8和第二显示部9。本实施方式的情况下,由于密封材料4D不设置在液晶显示装置51的中央部,因此第一栅极驱动器17以及第二栅极驱动器18不重叠。其它的结构与第一实施方式相同。

[0103] 本实施方式中也能得到与第一实施方式同样的效果:水分难以浸入栅极驱动器,并且能避免来自密封材料的应力施加在栅极驱动器的TFT上,能实现具有可靠性优良的栅极驱动器的液晶显示装置。

[0104] 密封材料形成工序中采用分配器等涂布密封材料的情况下,从缩短制造工序的观点来看,如本实施方式这样,优选地,应极力简化密封材料的图案。第一~第三实施方式的密封材料的图案可以根据液晶面板的尺寸、密封材料的形成方法、液晶的注入方法等适当选择。对于密封材料的形成方法,例如列举有采用丝网版的印刷法,采用分配器的涂布法等。对于液晶的注入方法,例如列举有液晶滴下法,从注入口的真空注入法等。

[0105] [第4实施方式]

[0106] 下面,参照图8、图9对本发明的第四实施方式进行说明。

[0107] 本实施方式的液晶显示装置的基本结构与第一实施方式相同,两基板的形状,以及数据驱动器和FPC的设置与第一实施方式不同。

[0108] 图8是表示本实施方式的液晶显示装置的平面图。图9是图8的C部分的放大图。

[0109] 图8、图9中,对与第一实施方式的图3共通的结构要素标注相同符号,省略详细说明。

[0110] 如图8所示,本实施方式的液晶显示装置54与阵列基板55以及相对基板56的形状均为长方形。阵列基板55的一边(在y轴方向延伸的边)的长度比相对基板56相应的一边的长度更长。因此,阵列基板55的左端在相对基板56的左端的外侧突出。但是,第一显示部8和第二显示部9的排列方向与第一实施方式同样为y轴方向。在阵列基板55的左端的突出部55h安装数据驱动器19以及FPC25。与希望减小左右方向的边框尺寸的情况相比,该结构更加适用于希望减小上下方向的边框尺寸的情况。

[0111] 如图9所示,多个第一栅极驱动器用信号线35从第一栅极驱动器17的左端引出,在左侧延伸,与第一栅极驱动器用信号线用的端子24A连接。同样地,多个第二栅极驱动器用信号线36从第二栅极驱动器18的左端引出,在左侧延伸,与第二栅极驱动器用信号线用的端子24B连接。多个第一栅极驱动器用信号线35的一部分和多个第二栅极驱动器用信号线36的一部分设置在多个第一数据线用端子31和多个第二数据线用端子33包夹的区域。

[0112] 本实施方式中也能得到与第一实施方式同样的效果:水分难以浸入栅极驱动器,并且能避免来自密封材料的应力施加在栅极驱动器的TFT上,能实现具有可靠性优良的栅极驱动器的液晶显示装置。

[0113] 进一步地,本实施方式的情况下,第一栅极驱动器17以及第二栅极驱动器18与FPC25之间的距离接近,第一栅极驱动器用信号线35以及第二栅极驱动器用信号线36以最短距离连接在各外部连接端子24A、24B与各栅极驱动器17、18之间。利用该结构,能降低栅极信号的延迟或钝化。

[0114] [第5实施方式]

[0115] 下面,参照图10对本发明的第五实施方式进行说明。

[0116] 本实施方式的液晶显示装置的基本结构与第一实施方式相同,栅极驱动器用信号线的一部分与第一实施方式不同。

[0117] 图10是表示本实施方式的液晶显示装置的关键部分的平面图。图10表示第一实施方式中采用的图4的A'部分对应的部位。

[0118] 图10中,对与第一实施方式的图4共通的结构要素标注相同符号,省略详细说明。

[0119] 如图10所示,本实施方式的液晶显示装置57中,第一栅极驱动器用信号线35和第二栅极驱动器用信号线36中,在第一栅极驱动器17与第二栅极驱动器18中共用低电位布线58。低电位布线58具有:从外部连接端子延伸的一根主线58a;以及主线58a在第一栅极驱动器17以及第二栅极驱动器18前的分路点P分路而成的两根分路线58b。各分路线58b与第一栅极驱动器17或第二栅极驱动器18连接。低电位布线58是用于向栅极线提供低电平信号的布线。即,多个第一栅极驱动器用信号线35与多个第二栅极驱动器用信号线36中,在第一栅极驱动器17与第二栅极驱动器18共用具有相同功能的信号线。其它的结构与第一实施方式相同。

[0120] 本实施方式中也能得到与第一实施方式同样的效果:水分难以浸入栅极驱动器,并且能避免来自密封材料的应力施加在栅极驱动器的TFT上,能实现具有可靠性优良的栅极驱动器的液晶显示装置。

[0121] 进一步地,由于能降低栅极驱动器用信号线的总根数,实现了液晶显示装置57的进一步窄边框化。另外,与栅极驱动器用信号线的总根数减少的量相对应地,也能减少FPC连接用的端子个数,因此能减小FPC25的宽度。由此,实现了包含FPC25的液晶模块的小型化。另外,不限于低电位布线58,例如也可在第一栅极驱动器17和第二栅极驱动器18中共用初始化用布线等其它布线。另外,实现这些结构时,需要使第一显示部8和第二显示部9的驱动时刻相吻合。

[0122] [第6实施方式]

[0123] 下面,参照图11、图12对本发明的第六实施方式进行说明。

[0124] 本实施方式的液晶显示装置的基本结构与第一实施方式相同,栅极驱动器的结构与第一实施方式不同。

[0125] 图11是表示本实施方式的液晶显示装置的平面图。图12是图11的D部分的放大图。

[0126] 图11、图12中,对与第一实施方式的图3、图4共通的结构要素标注相同符号,省略详细说明。

[0127] 第一实施方式的液晶显示装置1包括独立的第一显示部用的第一栅极驱动器17以及第二显示部用的第二栅极驱动器18。与此相对,如图11所示,本实施方式的液晶显示装置61包括向第一显示部8的第一栅极线10以及第二显示部9的第二栅极线13提供栅极信号的栅极驱动器62。即,第一显示部8和第二显示部9共用一个栅极驱动器62。栅极驱动器62包括多级移位寄存器(省略图示),移位寄存器包含在阵列基板2整片形成的TFT(省略图示)而构成。栅极驱动器62的一部分形成在第一显示部8和第二显示部9包夹的区域中。图11中,虽然省略了密封材料的图示,但本实施方式中,密封材料和栅极驱动器62也设置在平面上不重叠的位置上。

[0128] 本实施方式的情况下,由于一个栅极驱动器62在第一显示部8和第二显示部9共

用,因此多个栅极驱动器用信号线63也在第一显示部8和第二显示部9共用。多个栅极驱动器用信号线63从栅极驱动器62的右端引出,沿着阵列基板2的右边设置,连接外部连接端子24。

[0129] 栅极驱动器62的内部中,对各栅极线输出栅极信号的输出TFT在第一显示部8和第二显示部9共用。另外,本实施方式中也与第一实施方式同样地,第二显示部9的第二栅极线13的根数比第一显示部8的第一栅极线10的根数多。因此,多个输出TFT中存在有:与第一栅极线10和第二栅极线13双方连接的输出TFT,和仅与第二栅极线13连接的输出TFT。例如,若设第一栅极线10有320根,第二栅极线13有400根,则400个输出TFT中,320个输出TFT与第一栅极线10和第二栅极线13双方连接,80个输出TFT仅与第二栅极线13连接。

[0130] 如图12所示,仅与第二栅极线13连接的各个输出TFT(省略图示)连接负载电容调整部64。负载电容调整部64例如能实现使第二Cs引出线39和输出TFT的漏极电极(与栅极线连接一侧的电极)经由栅极绝缘膜重叠。一般地,与两根栅极线连接的输出TFT和与一根栅极线连接的输出TFT的负载电容不同。负载电容不同,则栅极信号的延迟或钝化的产生方法不同,有时会由于向各像素电容的充电量的差或馈通电压的差产生亮度差。因此,第二显示部9中,与第一栅极线10共用输出TFT的第二栅极线13所对应的像素的区域,和未与第一栅极线10共用输出TFT的第二栅极线13所对应的像素的区域之间产生块状的亮度差。对于该问题,通过使负载电容调整部64与连接了一根栅极线的输出TFT连接,能使两者的负载电容大致一致。结果,能得到抑制所述块状的亮度差的效果。

[0131] 另外,第一栅极线10的根数和第二栅极线13的根数相等的情况下不需要负载电容调整部64。其它的结构与第一实施方式相同。

[0132] 本实施方式中也能得到与第一实施方式同样的效果:水分难以浸入栅极驱动器,并且能避免来自密封材料的应力施加在栅极驱动器的TFT上,能实现具有可靠性优良的栅极驱动器的液晶显示装置。

[0133] 特别是本实施方式的情况下,由于栅极驱动器用信号线63在第一显示部8和第二显示部9共用,因此能使设置栅极驱动器用信号线63的区域比第一实施方式窄。结果,能使上下方向和左右方向的边框区域均变窄。另外,与栅极驱动器用信号线63的总根数减少的量相对应地,能减少外部连接端子24的个数,因此能减小FPC25的宽度。由此,实现了包含FPC25的液晶模块的小型化。另外,实现本实施方式的结构时,需要使第一显示部8和第二显示部9的驱动时刻吻合。

[0134] [第7实施方式]

[0135] 下面,参照图13对本发明的第七实施方式进行说明。

[0136] 本实施方式的液晶显示装置的基本结构与第六实施方式相同,栅极驱动器的结构与第一实施方式不同。

[0137] 图13是表示本实施方式的液晶显示装置的平面图。

[0138] 图13中,对与第六实施方式的图11共通的结构要素标注相同符号,省略详细说明。

[0139] 如图13所示,本实施方式的液晶显示装置67在第一显示部8和第二显示部9共有一个栅极驱动器69这一点上与第六实施方式相同。然而,在使栅极驱动器69的输出部分割为第一栅极线用输出部68A和第二栅极线用输出部68B这一点上,与第六实施方式不同。具体而言,栅极驱动器69的右侧部分分配给第一栅极线输出部68A,栅极驱动器69的左侧部分分

配给第二栅极线输出部68B。因此,全部的第一栅极线10仅从栅极驱动器69的右侧部分引出,全部的第二栅极线13仅从栅极驱动器69的左侧部分引出。其它的结构与第六实施方式相同。

[0140] 本实施方式中也能得到与第一实施方式同样的效果:水分难以浸入栅极驱动器,并且能避免来自密封材料的应力施加在栅极驱动器的TFT上,能实现具有可靠性优良的栅极驱动器的液晶显示装置。

[0141] 本实施方式尤其适用于在栅极驱动器69内的输出TFT以及像素区域内的TFT的沟道层中,采用由铟(In)、镓(Ga)、以及锌(Zn)构成的氧化物半导体(InGaZnO)的情况。其理由为,采用InGaZnO氧化物半导体的TFT的情况下,导通电流较大,截止电流较小,可实现TFT尺寸的小型化。

[0142] 另外,本发明不限于上述的实施方式,在不脱离本发明的主旨的范围可附加各种变更。

[0143] 例如上述实施方式中,列举了第一显示部和第二显示部的栅极线根数以及像素数不同的例子,但本发明不限于此。例如也可为第一显示部和第二显示部的像素数相等,像素尺寸不同,第一显示部的面积和第二显示部的面积不同的结构。或者,也可为第一显示部和第二显示部的栅极线的根数相等,数据线的根数不同的结构。或者,也可为第一显示部和第二显示部的栅极线的根数,数据线的根数均不同的结构。

[0144] 上述实施方式中,示出了向第一数据线输出数据信号的数据驱动器,以及向第二数据线输出数据信号的数据驱动器由一个数据驱动器构成的例子。但是,向第一数据线输出数据信号的数据驱动器,以及向第二数据线输出数据信号的数据驱动器也可为单独的数据驱动器。即,也可是在阵列基板上安装两个数据驱动器的结构。另外,也可包括多个数据驱动器用于一个显示部。除此之外,各种电路或布线的个数、设置、形状等,也不限于上述实施方式,可适当变更。

[0145] 本发明的显示装置不限于液晶显示装置,例如也可以是将白的带电粒子和黑的带电粒子密封而成的微胶囊作为显示介质的电子纸。或者,本发明的显示装置也可以是将利用电荷的注入而产生发光的有机发光层作为显示介质的有机电致发光显示装置。

[0146] 工业上的实用性

[0147] 本发明可用于液晶显示装置、电子纸、有机电致发光显示装置等各种显示装置。

[0148] 标号说明

[0149] 1、48、51、54、57、61、67 液晶显示装置

[0150] 2 阵列基板

[0151] 3 相对基板

[0152] 4A 第一密封材料

[0153] 4B 第二密封材料

[0154] 4C、4D 密封材料

[0155] 5 液晶层(显示介质)

[0156] 8 第一显示部

[0157] 9 第二显示部

[0158] 10 第一栅极线

- [0159] 11 第一数据线
- [0160] 12 第一像素电极
- [0161] 7 第一TFT
- [0162] 13 第二栅极线
- [0163] 14 第二数据线
- [0164] 15 第二像素电极
- [0165] 16 第二TFT
- [0166] 17 第一栅极驱动器
- [0167] 18 第二栅极驱动器
- [0168] 19 数据驱动器
- [0169] 20 遮光膜
- [0170] 21 第一相对电极
- [0171] 22 第二相对电极
- [0172] 32 第一数据引出线
- [0173] 34 第二数据引出线
- [0174] 35 第一栅极驱动器用信号线
- [0175] 36 第二栅极驱动器用信号线
- [0176] 44 第一公共引出线
- [0177] 58 低电位布线
- [0178] 62、69 栅极驱动器
- [0179] 63 栅极驱动器用信号线
- [0180] 64 负载电容调整部
- [0181] 68A 第一栅极线用输出部
- [0182] 68B 第二栅极线用输出部

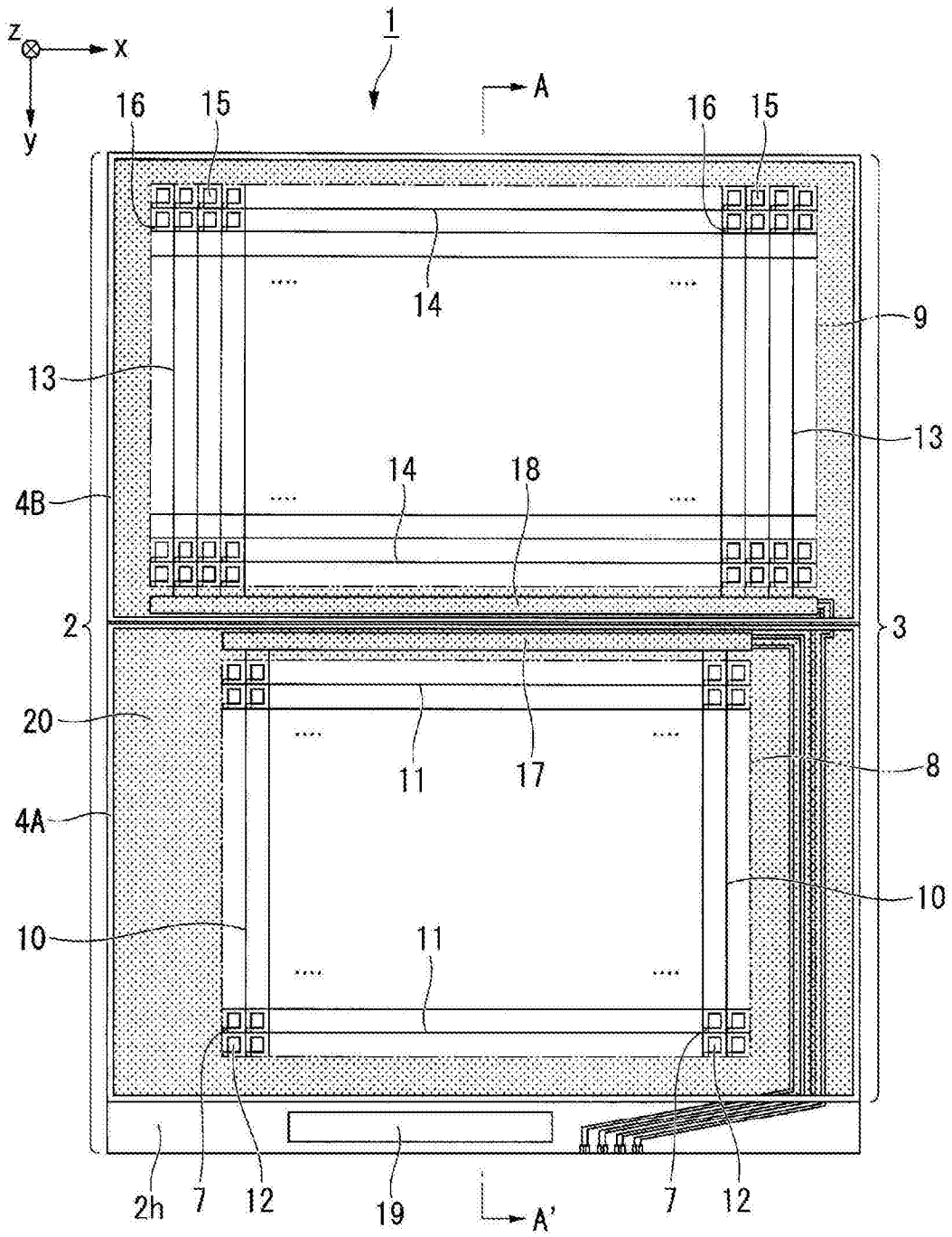


图1

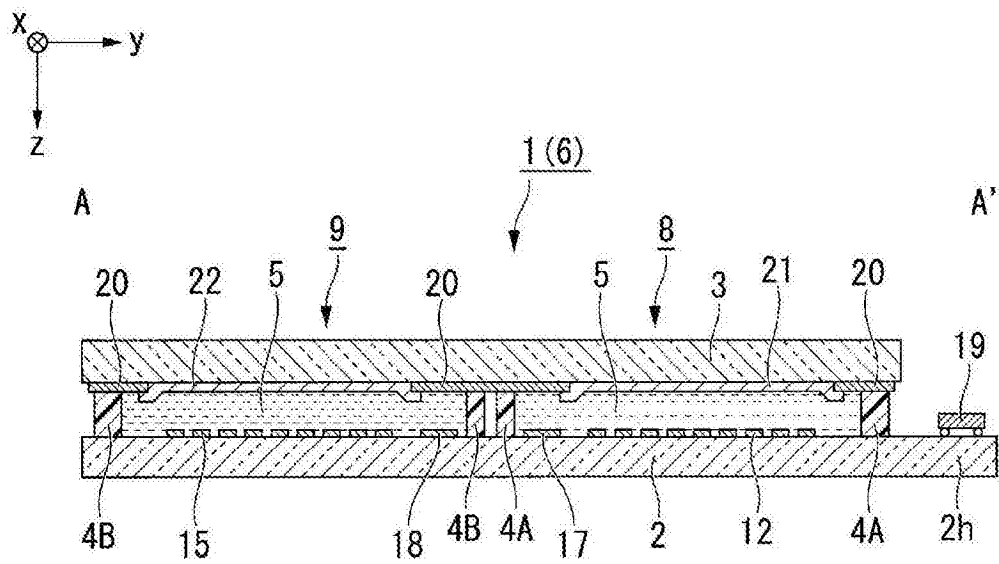


图2

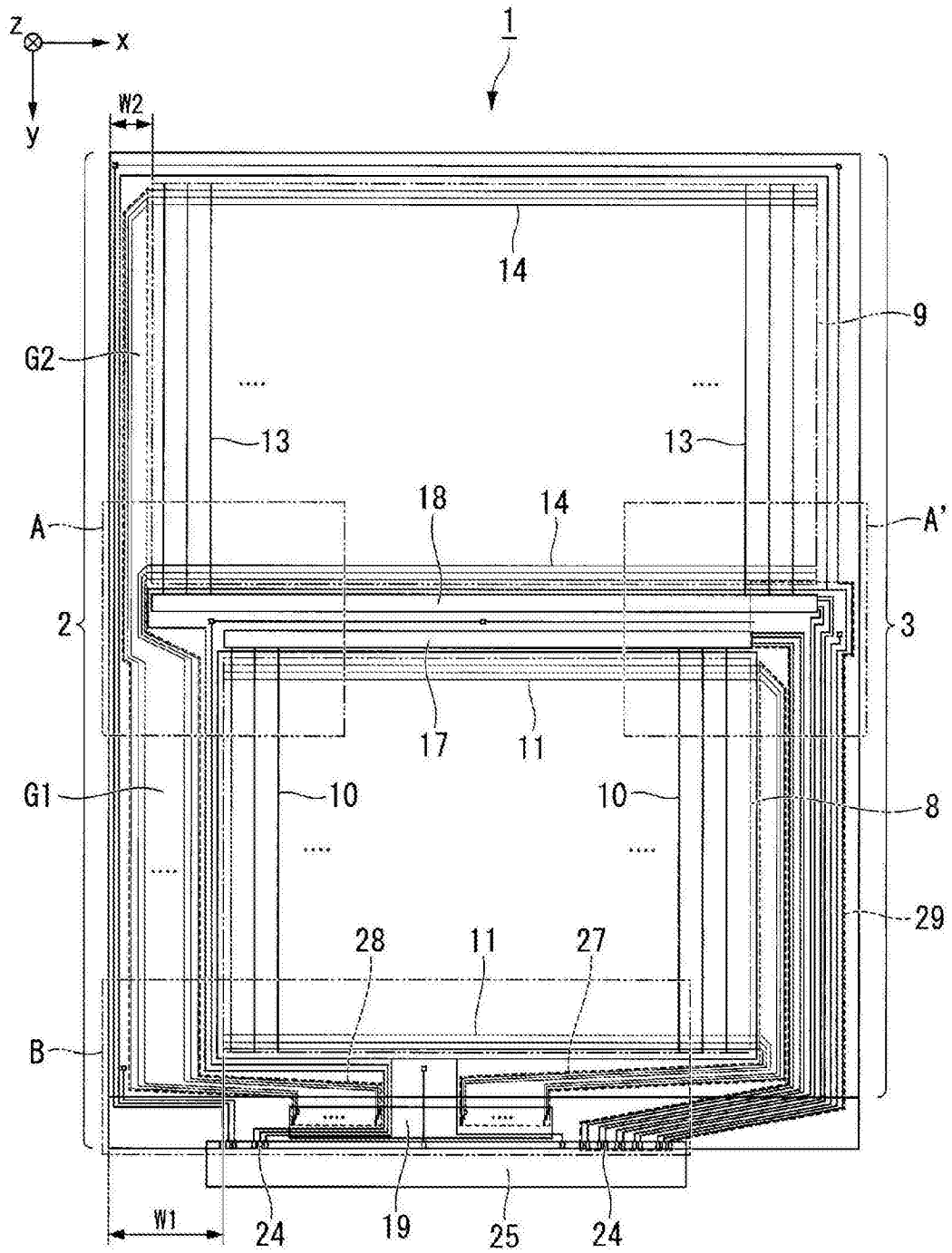


图3

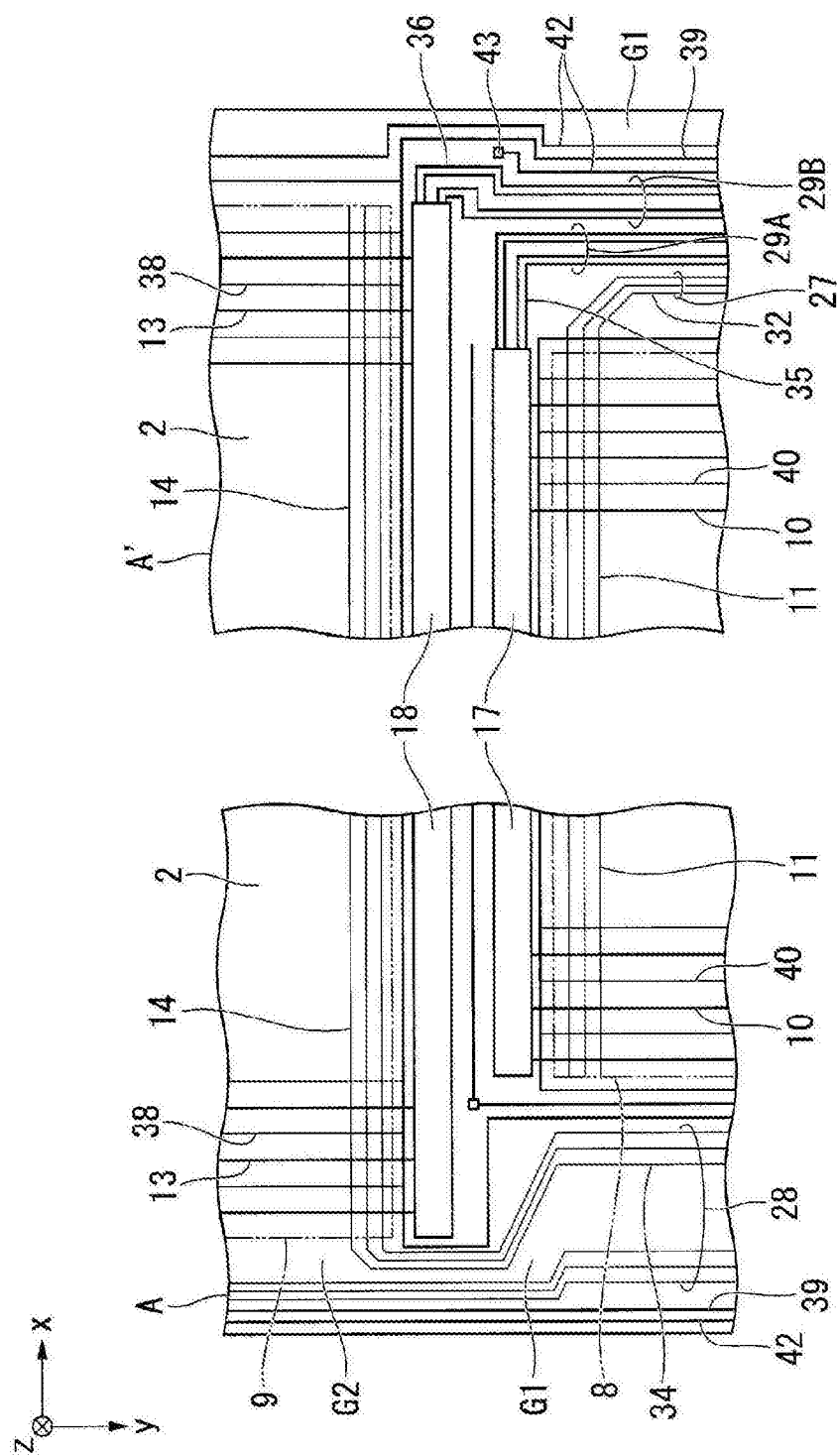


图4

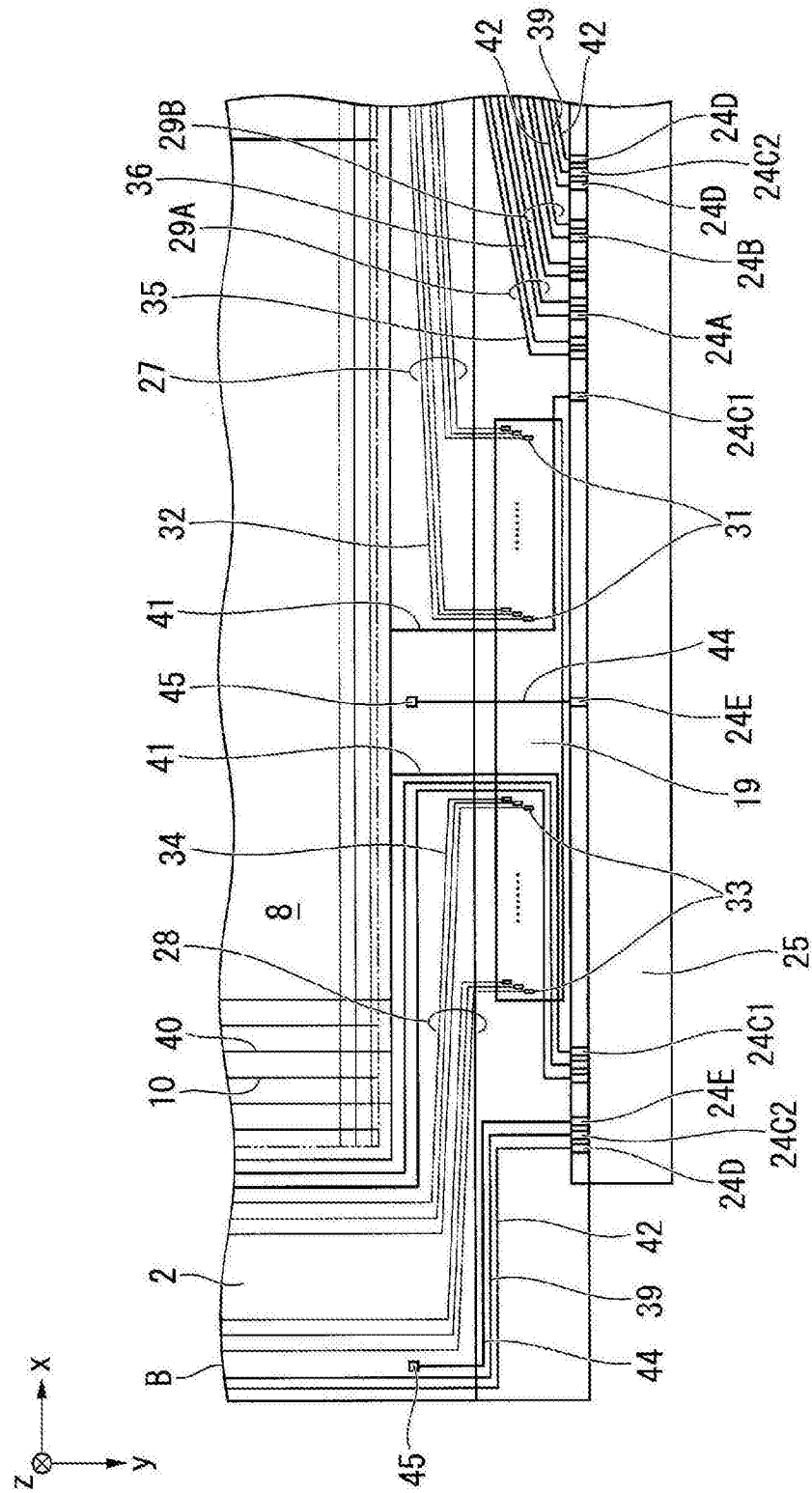


图5

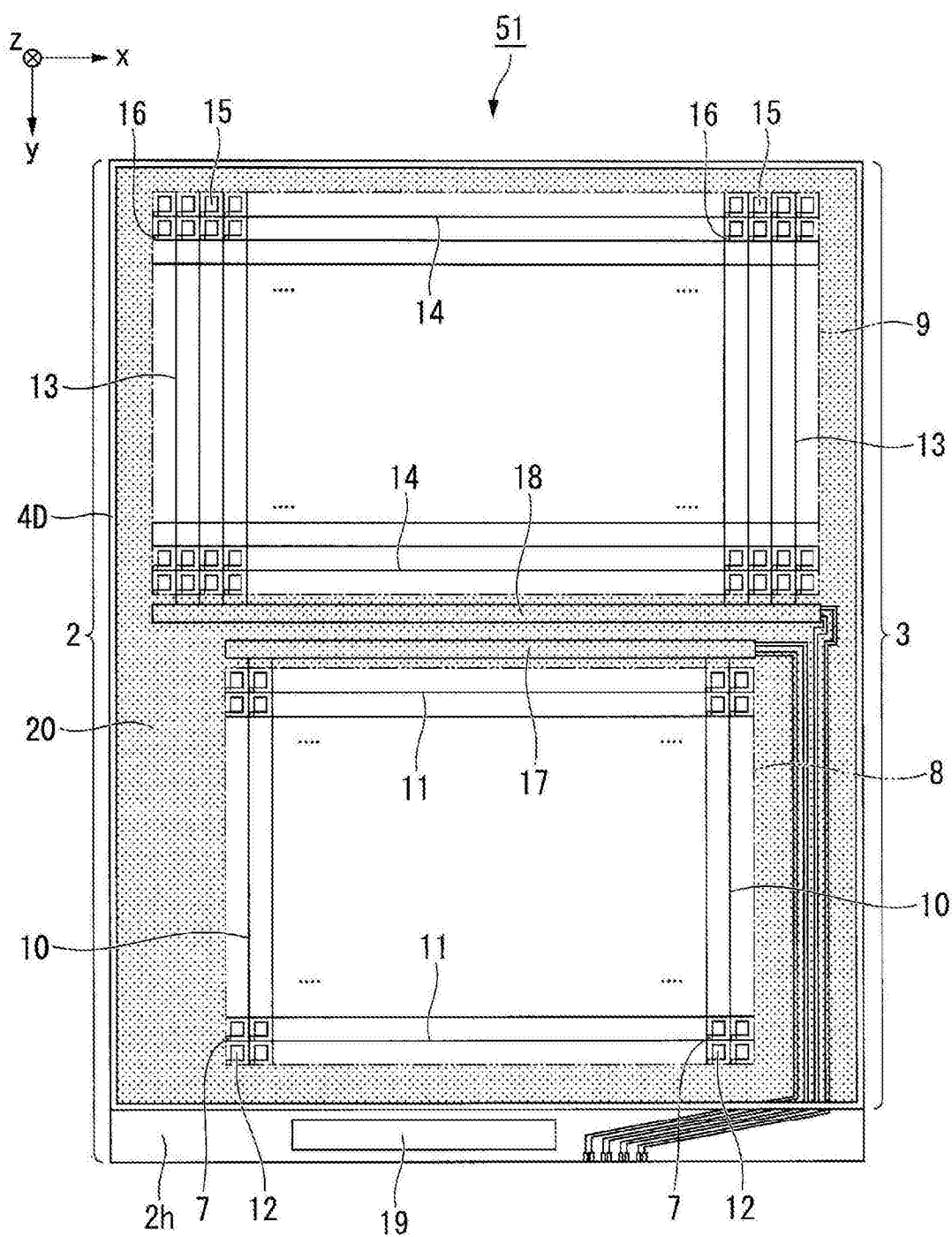


图7

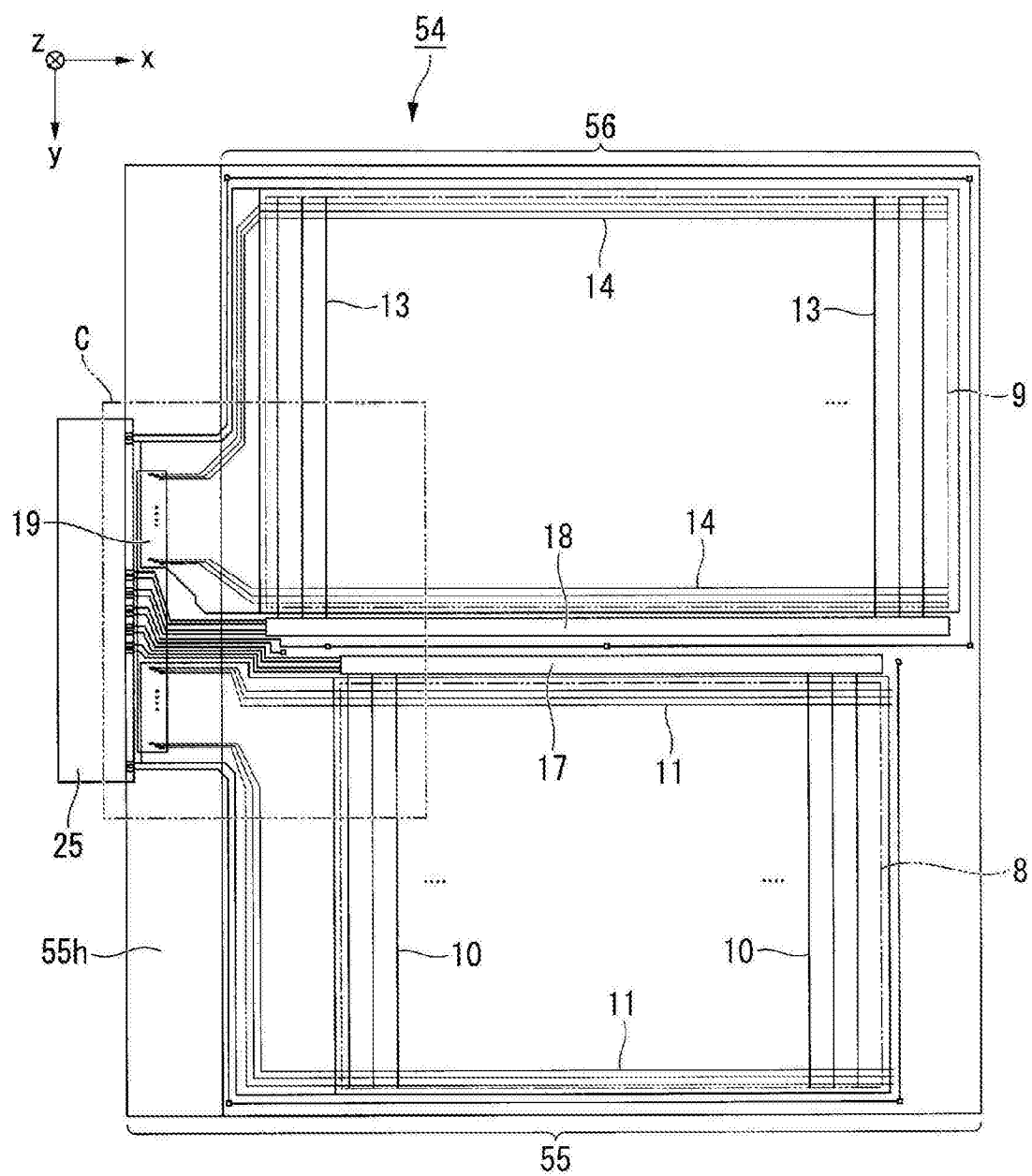


图8

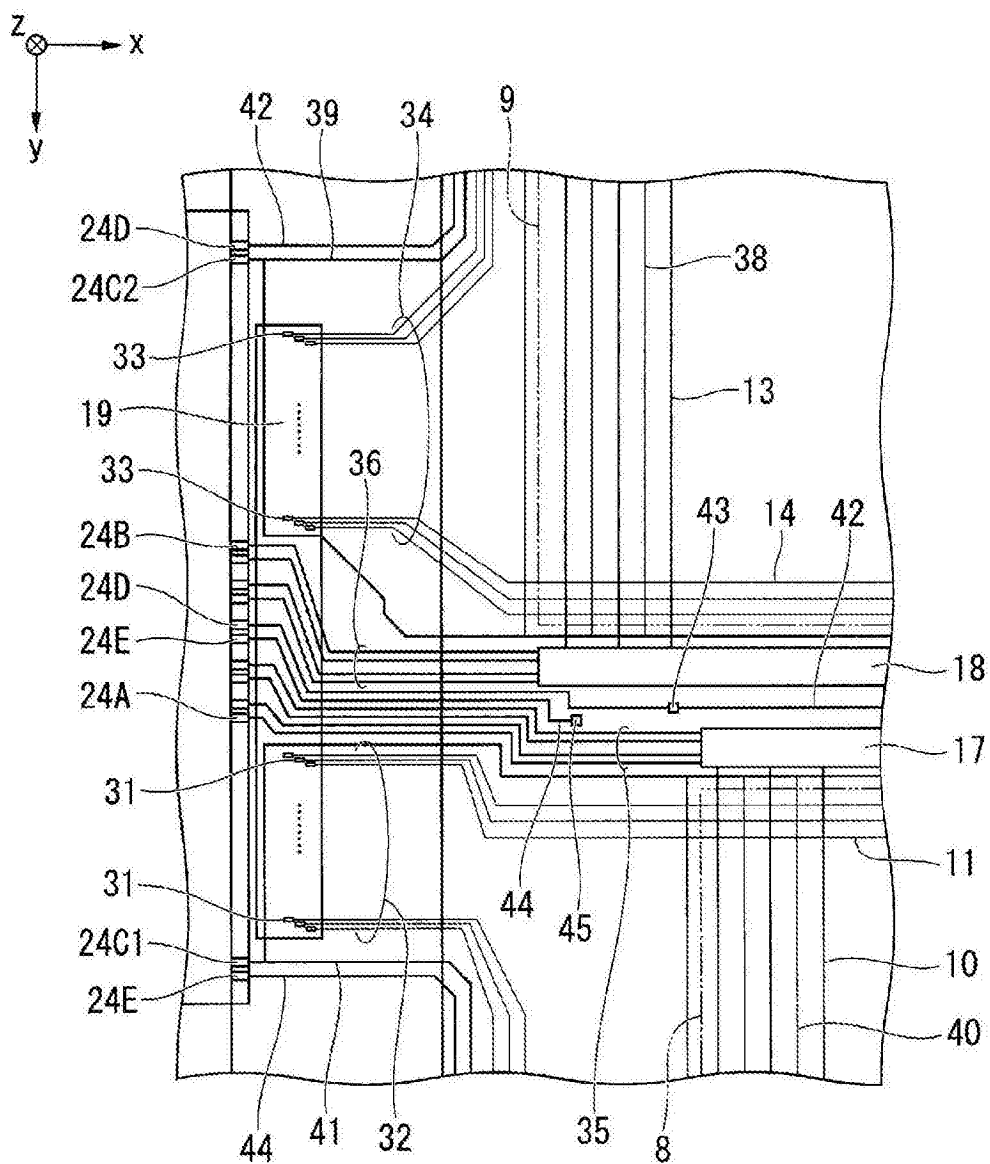


图9

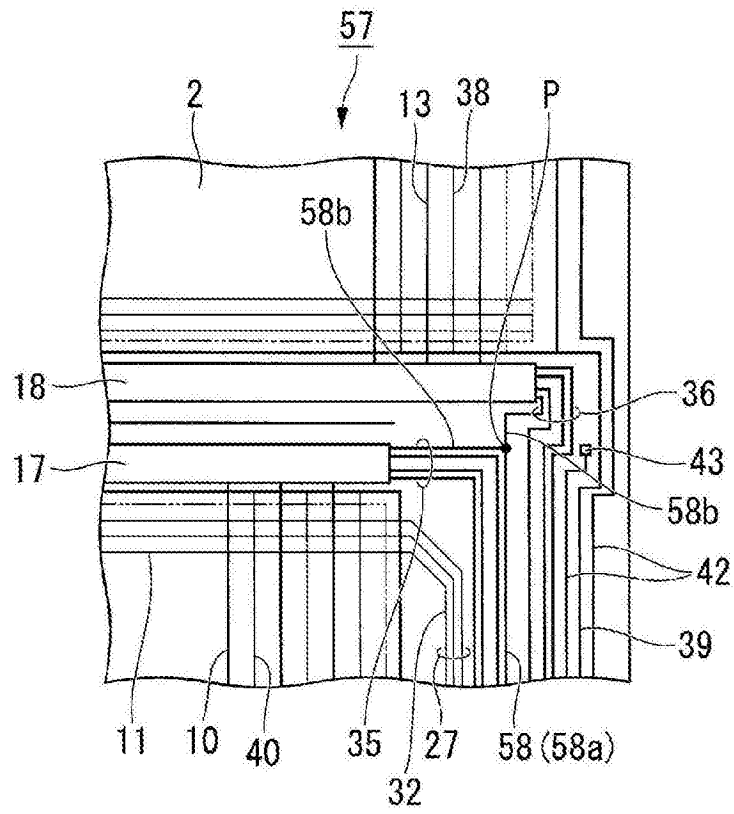


图10

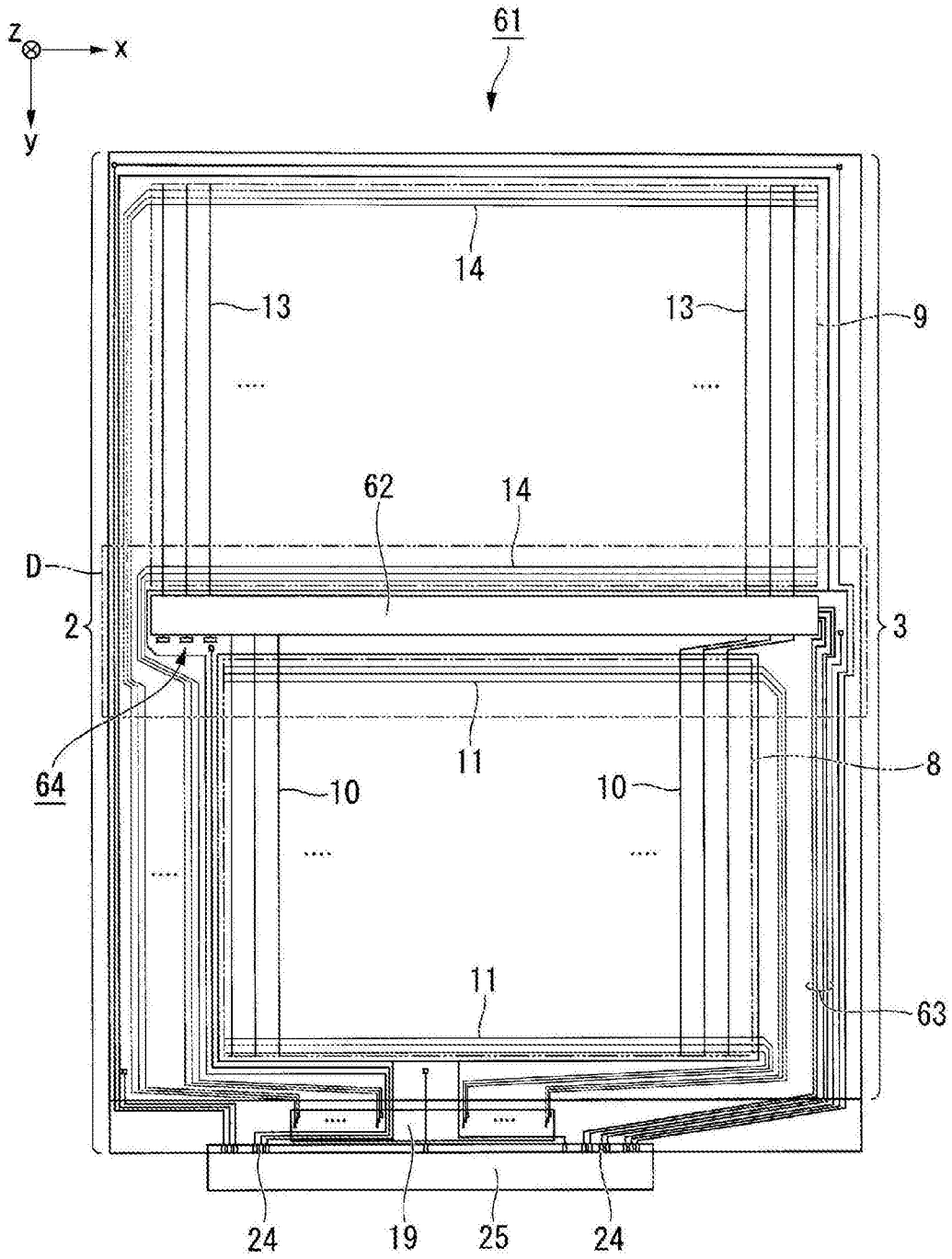


图11

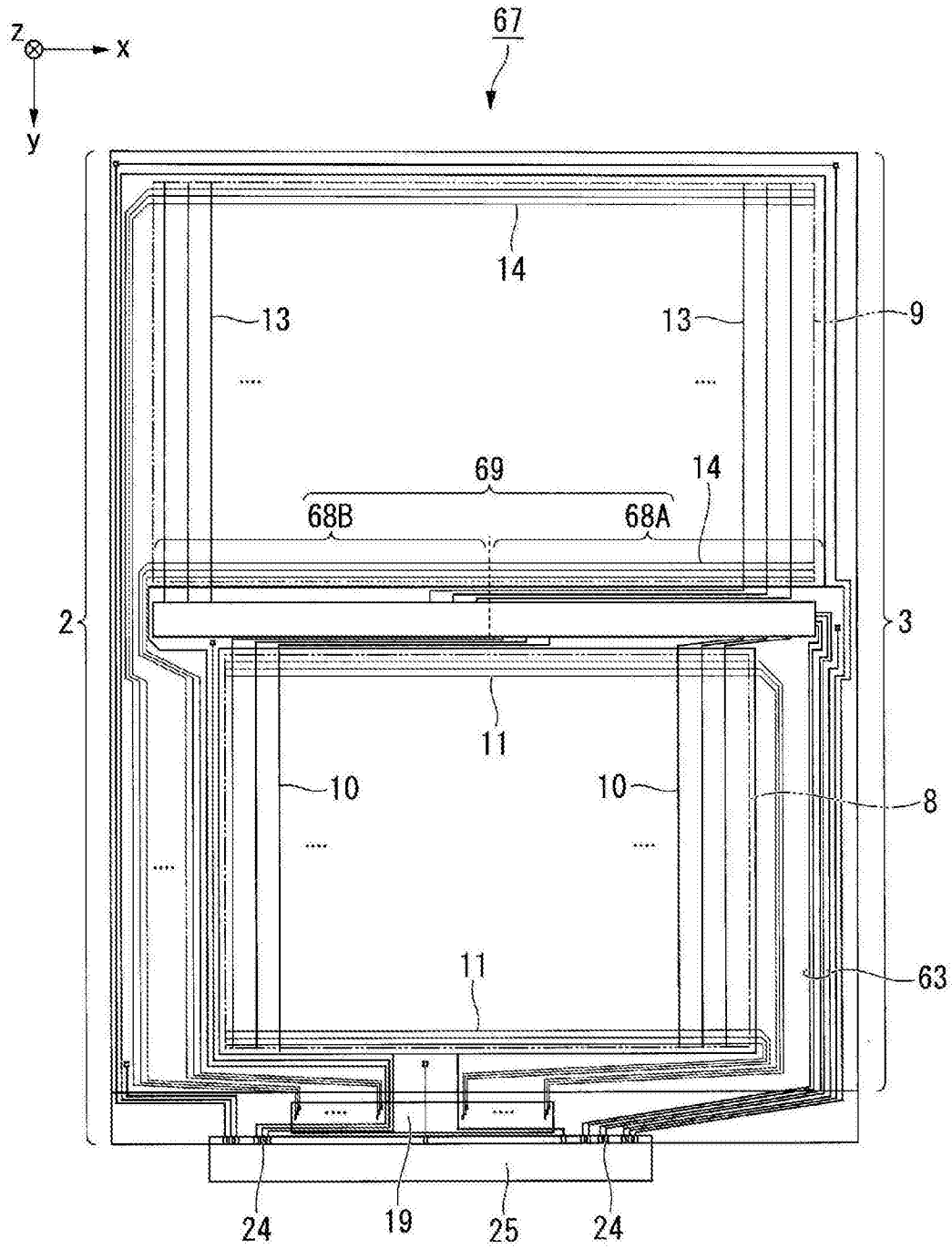


图13

专利名称(译)	显示装置		
公开(公告)号	CN104956429B	公开(公告)日	2017-10-03
申请号	CN201480006210.X	申请日	2014-01-24
[标]申请(专利权)人(译)	夏普株式会社		
申请(专利权)人(译)	夏普株式会社		
当前申请(专利权)人(译)	夏普株式会社		
[标]发明人	浅井芳启 冈田胜博 小笠原功 吉田昌弘		
发明人	浅井芳启 冈田胜博 小笠原功 吉田昌弘		
IPC分类号	G02F1/1343 G02F1/1333 G02F1/1339 G02F1/1345 G02F1/1368 G09F9/30 G09F9/40 G09F9/00		
CPC分类号	H01L23/3142 G02F1/13336 G02F1/13454 G09G3/36 G09G3/3666 G09G3/3677 G09G2300/0426 H01L27/1225 H01L27/124 H01L27/1255 H01L29/78633 H01L2924/0002 H01L2924/00		
代理人(译)	张鑫		
审查员(译)	黄玉婷		
优先权	2013015727 2013-01-30 JP		
其他公开文献	CN104956429A		
外部链接	Espacenet SIPO		

摘要(译)

本发明的一个方式的液晶显示装置(1)中，向第一显示部(8)的第一栅极线(10)提供栅极信号的第一栅极驱动器(17)，以及向第二显示部(9)的第二栅极线(13)提供栅极信号的第二栅极驱动器(18)各自包含形成在阵列基板(2)的一面上的晶体管而构成。第一栅极驱动器(17)的至少一部分以及第二栅极驱动器(18)的至少一部分形成在第一显示部(8)和第二显示部(9)所包围的区域中。

