



(12) 发明专利申请

(10) 申请公布号 CN 103728762 A

(43) 申请公布日 2014. 04. 16

(21) 申请号 201310730222. 4

(22) 申请日 2013. 12. 26

(71) 申请人 深圳市华星光电技术有限公司

地址 518132 广东省深圳市光明新区塘明大道 9-2 号

(72) 发明人 徐向阳

(74) 专利代理机构 深圳汇智容达专利商标事务所 (普通合伙) 44238

代理人 潘中毅 熊贤卿

(51) Int. Cl.

G02F 1/1333 (2006. 01)

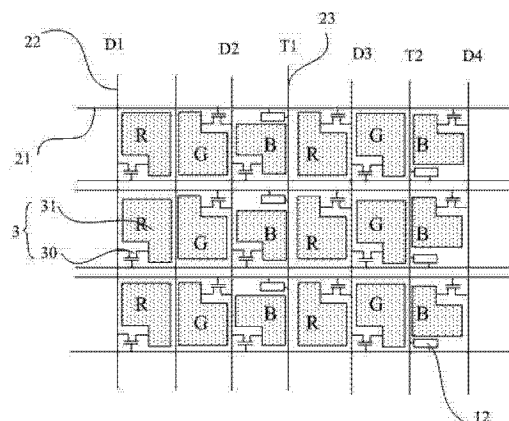
权利要求书1页 说明书4页 附图3页

(54) 发明名称

一种触摸液晶显示屏阵列基板及相应的触摸液晶显示屏

(57) 摘要

本发明实施例公开了一种触摸液晶显示屏阵列基板,包括由栅线 and 数据线限定的多个像素单元,每个像素单元内形成薄膜晶体管和像素电极;所述阵列基板进一步包括:用于触摸定位的触控电路单元,所述触控电路单元包括彼此交叉的触控发射线、触控感应线以及设置于所述交叉处分别与所述触控发射线和触控感应线连接的光感应单元,所述触控发射线为所述栅线,所述触控感应线为设置于所述阵列基板上的虚设数据线,所述虚设数据线与相邻的数据线至少相隔一个像素电极。本发明实施例相应公开了一种触摸液晶显示屏。实施本发明实施例,可以增加像素开口率,提升触摸定位的灵敏度以及提高产品良率。



1. 一种触摸液晶显示屏阵列基板,包括由栅线(21)和数据线(22)限定的多个像素单元(3),每个像素单元内形成薄膜晶体管(30)和像素电极(31);

其特征在于,所述阵列基板进一步包括:

用于触摸定位的触控电路单元,所述触控电路单元包括彼此交叉的触控发射线、触控感应线以及设置于所述交叉处分别与所述触控发射线和触控感应线连接的光感应单元(12),所述触控发射线为所述栅线(21),所述触控感应线为设置于所述阵列基板上的虚设数据线(23),所述虚设数据线(23)与相邻的数据线(22)至少相隔一个像素电极(31)。

2. 根据权利要求1所述的触摸液晶显示屏阵列基板,其特征在于,所述触控感应线等间距排列。

3. 根据权利要求2所述的触摸液晶显示屏阵列基板,其特征在于,所述光感应单元(12)为光敏二极管。

4. 根据权利要求3所述的触摸液晶显示屏阵列基板,其特征在于,所述光敏二极管与所述薄膜晶体管(30)的有源层采用同一层金属构图。

5. 根据权利要求1至4任一项所述的触摸液晶显示屏阵列基板,其特征在于,进一步包括与所述每一触控感应线相连接的放大电路以及信号处理单元。

6. 一种触摸液晶显示屏,包括:

阵列基板,包括由栅线(21)和数据线(22)限定的多个像素单元(3),每个像素单元内形成薄膜晶体管(30)和像素电极(31);

彩色滤光片基板,与所述阵列基板相对;以及

液晶层,配置于所述阵列基板与所述彩色滤光片基板之间;

其特征在于,所述阵列基板还包括:

用于触摸定位的触控电路单元,所述触控电路单元包括彼此交叉的触控发射线、触控感应线以及设置于所述交叉处分别与所述触控发射线和触控感应线连接的光感应单元(12),所述触控发射线为所述栅线(21),所述触控感应线为设置于所述阵列基板上的虚设数据线(23),所述虚设数据线(23)与相邻的数据线(22)至少相隔一个像素电极(31)。

7. 根据权利要求6所述的触摸液晶显示屏,其特征在于,所述触控感应线等间距排列。

8. 根据权利要求7所述的触摸液晶显示屏,其特征在于,所述光感应单元(12)为光敏二极管。

9. 根据权利要求8所述的触摸液晶显示屏,其特征在于,所述光敏二极管与所述薄膜晶体管(30)的有源层采用同一层金属构图。

10. 根据权利要求6-9任一项所述的触摸液晶显示屏,其特征在于,进一步包括与所述每一触控感应线相连接的放大电路以及信号处理单元。

一种触摸液晶显示屏阵列基板及相应的触摸液晶显示屏

技术领域

[0001] 本发明涉及薄膜晶体管液晶显示器(Thin Film Transistor liquid crystal display, TFT-LCD)领域,特别涉及一种触摸液晶显示屏阵列基板及相应的触摸液晶显示屏。

背景技术

[0002] 液晶显示器(liquid crystal display, LCD)技术有了飞速的发展,从屏幕的尺寸到显示的质量都取得了极大的进步, LCD 具有体积小、功耗低、无辐射等特点, 现已占据了平面显示领域的主导地位。

[0003] 触摸液晶显示屏是将输入、输出终端一体化的重要载体之一。近年来,随着小巧、轻盈的手持设备等一系列产品的问世,市场对触摸液晶显示屏的需求激增。

[0004] 如图 1 所示,现有技术的内嵌式(In-Cell)电压感应式触摸液晶显示屏采用一套独立的实现触摸功能的扫描寻址线路(包括触控发射线 41 和触控感应线 42)来进行触摸点的定位,但是,由于液晶显示屏的像素结构中已经有了一套用于显示功能的扫描寻址线路(包括横向的栅线 51 和纵向的数据线 52),因此,当用作显示功能的栅线 51 和数据线 52 同用作触摸功能的触控发射线 41 和触控感应线 42 交错在一起的时候,不仅降低了像素的开口率,同时也会增加制备触摸液晶显示屏的工艺难度,相应的工艺不良也会增多;另外,由于触控感应线 42 与数据线 52 相邻且距离非常近,进一步会增加信号之间的干扰。

发明内容

[0005] 本发明所要解决的技术问题在于,提供一种触摸液晶显示屏阵列基板及相应的触摸液晶显示屏,可以增大像素的开口率,并降低工艺难度以及提升工艺良率。

[0006] 为了解决上述技术问题,本发明的实施例的一方面提供了一种触摸液晶显示屏阵列基板,包括由栅线和数据线限定的多个像素单元,每个像素单元内形成薄膜晶体管和像素电极;

其中,所述阵列基板进一步包括:

用于触摸定位的触控电路单元,所述触控电路单元包括彼此交叉的触控发射线、触控感应线以及设置于所述交叉处分别与所述触控发射线和触控感应线连接的光感应单元,所述触控发射线为所述栅线,所述触控感应线为设置于所述阵列基板上的虚设数据线,所述虚设数据线与相邻的数据线至少相隔一个像素电极。

[0007] 其中,所述触控感应线等间距排列。

[0008] 其中,所述光感应单元为光敏二极管。

[0009] 其中,所述光敏二极管与所述薄膜晶体管的有源层采用同一层金属构图。

[0010] 其中,进一步包括与所述每一触控感应线相连接的放大电路以及信号处理单元。

[0011] 相应地,本发明实施例还提供一种触摸液晶显示屏,包括:

阵列基板,包括由栅线和数据线限定的多个像素单元,每个像素单元内形成薄膜晶体

管和像素电极；

彩色滤光片基板，与所述阵列基板相对；以及

液晶层，配置于所述阵列基板与所述彩色滤光片基板之间；

其中，所述阵列基板还包括：

用于触摸定位的触控电路单元，所述触控电路单元包括彼此交叉的触控发射线、触控感应线以及设置于所述交叉处分别与所述触控发射线和触控感应线连接的光感应单元，所述触控发射线为所述栅线，所述触控感应线为设置于所述阵列基板上的虚设数据线，所述虚设数据线与相邻的数据线至少相隔一个像素电极。

[0012] 其中，所述触控感应线等间距排列。

[0013] 其中，所述光感应单元为光敏二极管。

[0014] 其中，所述光敏二极管与所述薄膜晶体管的有源层采用同一层金属构图。

[0015] 其中，进一步包括与所述每一触控感应线相连接的放大电路以及信号处理单元。

[0016] 实施本发明的实施例，具有如下的有益效果：

本发明的实施例中，使栅线实现用于触摸定位的触控电路单元中的触控发射线的功能，使虚设数据线实现触控感应线的功能，即将用于显示功能的栅线和用于触摸功能的触控发射线合二为一，将虚设数据线与触控感应线合二为一，采用共用的方案，通过 IC 给同样的扫描信号，实现显示图像的同时，能够实现触摸定位。该方案通过采用栅线作为触摸功能的触控发射线，减少了像素内的线路布置密度，增加了开口率，同时也减少了工艺进行的次数，降低了工艺难度，提高了产品的良率。

[0017] 同时由于触控感应线与虚设信号线共用，其与其他信号线的距离增大，从而可以减少信号线的干扰，大大提升触摸定位的灵敏度。

附图说明

[0018] 为了更清楚地说明本发明实施例或现有技术中的技术方案，下面将对实施例或现有技术描述中所需要使用的附图作简单地介绍，显而易见地，下面描述中的附图仅仅是本发明的一些实施例，对于本领域普通技术人员来讲，在不付出创造性劳动的前提下，还可以根据这些附图获得其它的附图。

[0019] 图 1 为现有技术中触摸液晶显示屏的结构示意图；

图 2 为本发明触摸液晶显示屏阵列基板的一个实施例的结构示意图；

图 3 为图 2 中的局部放大示意图；

图 4 是本发明触摸液晶显示屏阵列基板中进行触摸定位的电路方框图；

图 5 是本发明触摸液晶显示屏阵列基板中触控电路单元触控寻址的时序关系示意图一；

图 6 是本发明触摸液晶显示屏阵列基板中触控电路单元触控寻址的时序关系示意图二。

具体实施方式

[0020] 以下各实施例的说明是参考附图，用以式例本发明可以用以实施的特定实施例。本发明所提到的方向用语，例如「上」、「下」、「前」、「后」、「左」、「右」、「内」、「外」、「侧面」等，

仅是参考附加图式的方向。因此,使用的方向用语是用以说明及理解本发明,而非用以限制本发明。

[0021] 如图 2 以及图 3 所示,示出了本发明触摸液晶显示屏阵列基板的一个实施例,在该实施例中,该触摸液晶显示屏阵列基板包括由多条栅线 21 和多条数据线 22 限定的多个像素单元 3,每个像素单元 3 内形成薄膜晶体管 30 和像素电极 31(见图中 D1 至 D4 等);其中,该阵列基板进一步包括:

用于触摸定位的触控电路单元,所述触控电路单元包括彼此交叉的触控发射线、触控感应线以及设置于所述交叉处分别与所述触控发射线和触控感应线连接的光感应单元 12,其中,所述触控发射线为所述栅线 21,所述触控感应线为设置于所述阵列基板上的虚设数据线(Dummy) 23(见图中 T1、T2 等),其中,所述虚设数据线与相邻的数据线至少相隔一个像素电极 31。

[0022] 优选地,在采用双栅线(Dual Gate)的显示屏中,该触控发射线为双栅线中的其中一条。

[0023] 该光感应单元 12 采用一个光敏二极管,其在接收光线时导通,当光线被遮挡时截止,采用该光敏二极管可以形成检测是否有触摸的开关,当有触摸发生时,光敏二极管上的光线被遮挡。由于光敏二极管中光敏半导体为 a-Si 或低温多晶硅等,其可以与薄膜晶体管 30 的有源层采用同一层金属构图(patterning)。

[0024] 进一步,可以将触控电路单元设置在至少一个像素单元上,由于液晶显示器的像素尺寸通常比较小,而人的手指触摸屏幕时,一般的接触面积都是比较大,这就表明,没有必要在每个像素单元内都设计一个触控电路单元,由于触控发射线是与栅线是共用的,所以触控发射线是每一行像素单元都进行扫描;而触控感应线则可以根据实际的需要按若干个像素设计一系列触控感应线路;例如在一个实施例中,可以将触控感应线等间距排列,例如每隔 2 个像素设计一系列触控感应线,可以理解的是,也可以每隔多个像素设计一系列触控感应线,为了与数据线相距一定距离,其与相邻的数据线至少相隔一个像素。这样,可以减少阵列基板上的触控感应线的布线数量,也能提高触控信号处理的效率。

[0025] 如图 4 所示,是本发明触摸液晶显示屏阵列基板中进行触摸定位的电路方框图;在本实施例中,触控电路单元连接一放大电路,该放大电路连接在触控电路单元的控感应线上,放大电路并与一信号处理单元进行连接,可以理解的是,该放大电路可以是运算放大电路;其中,

触控电路单元中的光敏二极管用于检测显示屏上是否发生触摸,当该光敏二极管所处显示屏区域上没有触摸,由于外界光照原因,光敏二极管处于导通状态,栅线上的扫描信号通过光敏二极管和触控接收线经放大电路的放大后传递给信号处理单元,如果有触控发生时,由于触控物体遮挡了光敏二极管,因此光敏二极管处于断开状态,栅线上的扫描信号不能传递给信号处理单元;信号处理单元通过接收到的信号可以判断各个光敏二极管是否导通,从而根据截止的光敏二极管的位置进而定位发生触摸的区域。

[0026] 图 5 和图 6 表示了触控电路单元触控寻址的时序关系。其中 G1, G2……. Gn 分别表示触摸液晶显示屏阵列基板的 n 行栅扫描信号, S1, S2……. Sm 分别表示触控电路单元的 m 列寻址信号。

[0027] 如图 5 所示,在触摸液晶显示屏正常显示的时候,即没有触摸动作时,栅线按照刷

新频率进行周期性的扫描,触控感应线连接至外部信号处理单元,而各光敏二极管处于导通状态,故外部信号处理单元所获得的寻址信号与栅线的信号相同。

[0028] 如图 6 所示,当触摸液晶显示屏上有触摸操作时,则其中一个光敏二极管上的光线被遮住,该光敏二极管断开,故此光敏二极管所连接的触控感应线所输出的电平为低电平,如图中的寻址信号 S2 所示,故信号处理单元根据该寻址信号 S2 以及栅扫描线的频率可以定位到具体的触摸区域。同理,当触摸液晶显示屏上有多点触摸操作时,信号处理单元也可以分别定位不同触控感应线路的信号变化,从而实现多点触控功能。

[0029] 相应地,本发明实施例还提供了一种触摸液晶显示屏,其包括有阵列基板,包括由栅线 and 数据线限定的数个像素单元,每个像素单元内形成薄膜晶体管和像素电极;

彩色滤光片基板,与所述阵列基板相对;以及

液晶层,配置于所述阵列基板与所述彩色滤光片基板之间;

其中,所述阵列基板还包括:

用于触摸定位的触控电路单元,所述触控电路单元包括彼此交叉的触控发射线、触控感应线以及设置于所述交叉处分别与所述触控发射线和触控感应线连接的光感应单元,所述触控发射线为所述栅线,所述触控感应线为设置于所述阵列基板上的虚设数据线,所述虚设数据线与相邻的数据线至少相隔一个像素电极。

[0030] 其中,所述触控感应线等间距排列。

[0031] 其中,所述光感应单元为光敏二极管。

[0032] 其中,所述触控电路单元设置在至少一个像素单元上。

[0033] 其中,所述光敏二极管与所述薄膜晶体管的有源层采用同一层金属构图。

[0034] 其中,进一步包括与所述每一触控感应线相连接的放大电路以及信号处理单元。

[0035] 可以理解的是,关于该阵列基板的更多细节可以参照前述对图 2 至图 6 的说明,在此不再赘述。

[0036] 综上,实施本发明的实施例,具有如下的有益效果:

本发明的实施例中,使栅线实现用于触摸定位的触控电路单元中的触控发射线的功能,使虚设数据线实现触控感应线的功能,即将用于显示功能的栅线和用于触摸功能的触控发射线合二为一,将虚设数据线 with 触控感应线合二为一,采用共用的方案,通过 IC 给同样的扫描信号,实现显示图像的同时,能够实现触摸定位。该方案通过采用栅线作为触摸功能的触控发射线,减少了像素内的线路布置密度,增加了开口率,同时也减少了工艺进行的次数,降低了工艺难度,提高了产品的良率。

[0037] 同时,由于触控感应线与虚设信号线共用,其与其他信号线的距离增大,从而可以减少信号线的干扰,大大提升触摸定位的灵敏度;

另外,本发明实施例提供的技术方案可以应用在大尺寸的液晶面板上。

[0038] 以上所揭露的仅为本发明较佳实施例而已,当然不能以此来限定本发明之权利范围,因此等同变化,仍属本发明所涵盖的范围。

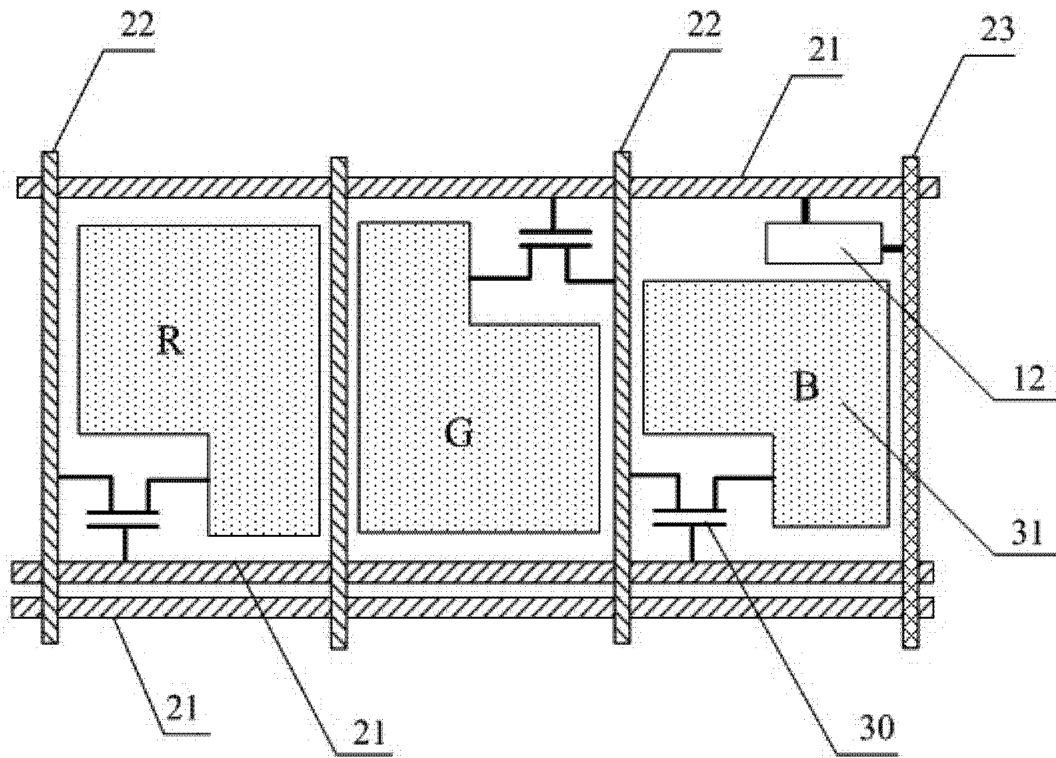


图 3

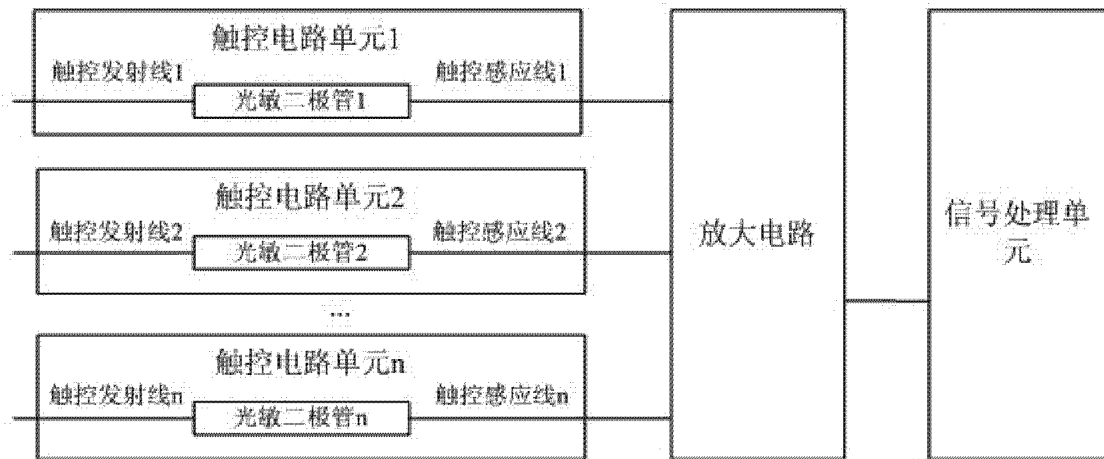


图 4

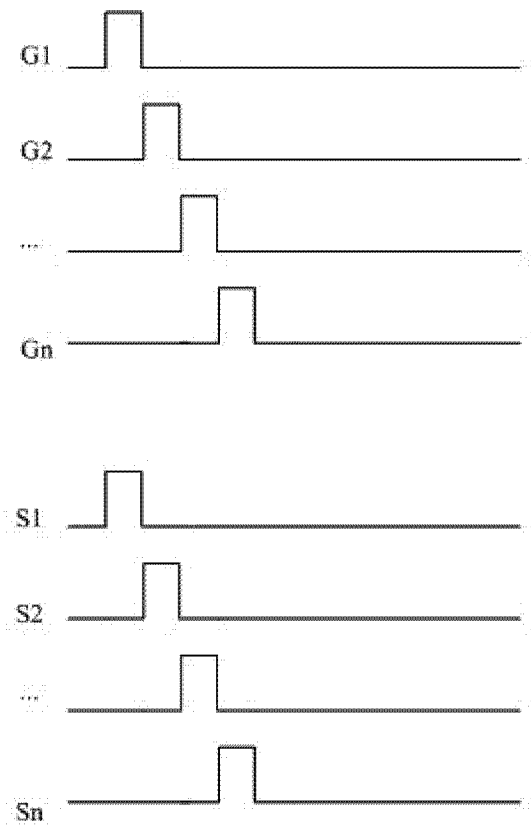


图 5

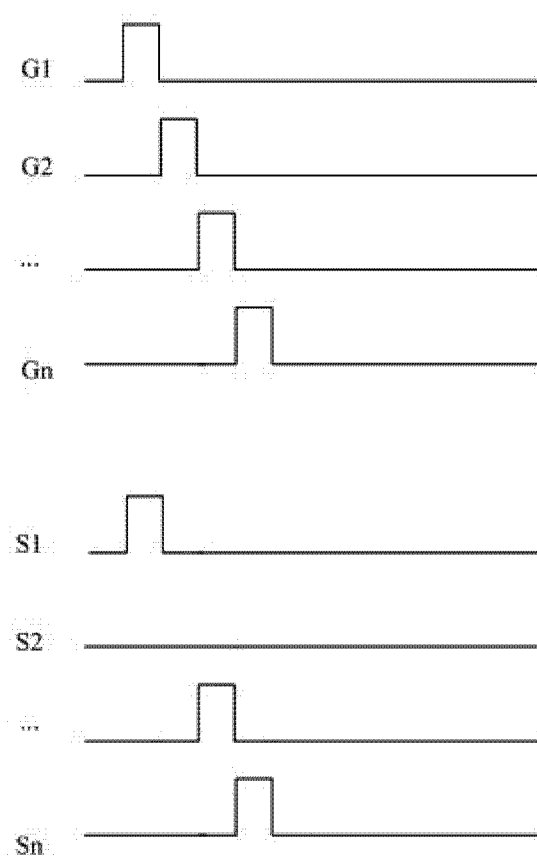


图 6

专利名称(译)	一种触摸液晶显示屏阵列基板及相应的触摸液晶显示屏		
公开(公告)号	CN103728762A	公开(公告)日	2014-04-16
申请号	CN201310730222.4	申请日	2013-12-26
[标]申请(专利权)人(译)	深圳市华星光电技术有限公司		
申请(专利权)人(译)	深圳市华星光电技术有限公司		
当前申请(专利权)人(译)	深圳市华星光电技术有限公司		
[标]发明人	徐向阳		
发明人	徐向阳		
IPC分类号	G02F1/1333		
CPC分类号	G06F3/0412 G02F1/13318 G02F1/13338 G02F1/133514 G02F1/134309 G02F1/136286 G02F1/1368 G06F3/042 G06F3/0421 G06F3/047		
外部链接	Espacenet SIPO		

摘要(译)

本发明实施例公开了一种触摸液晶显示屏阵列基板，包括由栅线和数据线限定的多个像素单元，每个像素单元内形成薄膜晶体管和像素电极；所述阵列基板进一步包括：用于触摸定位的触控电路单元，所述触控电路单元包括彼此交叉的触控发射线、触控感应线以及设置于所述交叉处分别与所述触控发射线和触控感应线连接的光感应单元，所述触控发射线为所述栅线，所述触控感应线为设置于所述阵列基板上的虚设数据线，所述虚设数据线与相邻的数据线至少相隔一个像素电极。本发明实施例相应公开了一种触摸液晶显示屏。实施本发明实施例，可以增加像素开口率，提升触摸定位的灵敏度以及提高产品良率。

