



[12] 发明专利申请公开说明书

[21] 申请号 02151490.9

[43] 公开日 2003年5月28日

[11] 公开号 CN 1420482A

[22] 申请日 2002.9.25 [21] 申请号 02151490.9

[30] 优先权

[32] 2001. 9. 25 [33] JP [31] 2001 - 292262

[32] 2002. 7. 11 [33] JP [31] 2002 - 202978

[71] 申请人 夏普株式会社

地址 日本大阪府

[72] 发明人 鹭尾一 海濑泰佳 前田和宏

久保田靖

[74] 专利代理机构 上海专利商标事务所

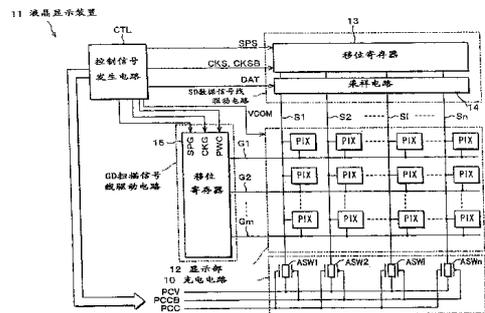
代理人 孙敬国

权利要求书2页 说明书15页 附图13页

[54] 发明名称 图象显示装置和显示驱动方法

[57] 摘要

在非扫描期间通过充电电路把数据信号线驱动电路(SD)的输出变成高阻抗进而变成浮动状态的数据信号线(S)的电位充电到该帧的数据信号的大致中间电位。从而在与数据信号线S的电位相对应的各图象电容的电位上不会产生非常大的偏差,这样可以抑制通过各像素的有源元件的漏电流的偏差。因此可以减少像素(PIX)的电位变动,提高上述非扫描期间的显示等级。即在有源矩阵式的液晶显示装置中,通过把在待机画面上的非扫描周期设定得比扫描周期充分的长而使帧频率降低,这样即可以降低电功率消耗,又能提高显示等级。



ISSN 1008-4274

1、一种图象显示装置，其特征在于：包括在被相互交叉的多条扫描信号线
和数据信号线划分的区域上形成的电光元件和在其上面成对形成的有源元件和
5 像素电容，其利用在上述扫描信号线扫描期间由上述有源元件取入到上述像素
电容中的电荷，对电光元件进行显示驱动，该图象显示装置还包括：

在上述扫描信号线的非扫描期间，使上述数据信号线充电到该帧中的数据
信号的大致中间电位的充电部。

2、如权利要求1所述的图象显示装置，其特征在于：作为向上述数据信号
10 线输出图象信号的数据信号线驱动电路包括输出多灰度等级图象信号的多值数
据信号线驱动电路和输出二灰度等级图象信号的二值数据信号线驱动电路；

把上述二值数据信号线驱动电路作为上述充电部共用。

3、如权利要求1或2所述的图象显示装置，其特征在于：把图象信号供给上
述数据信号线驱动电路的图象信号源也输出相对上述充电部的充电电压电位，在
15 上述扫描信号线的非扫描期间也使上述数据信号线驱动电路的图象信号线充电
到上述大致中间的电位。

4、如权利要求1、2或3所述的图象显示装置，其特征在于：上述数据信号
线驱动电路进行线反转驱动或点反转驱动，上述大致中间电位是对置电极的电
位。

20 5、一种图象显示装置，其特征在于：包括在被相互交叉的多条扫描信号线
和数据信号线划分的区域上形成的电光元件和在其上面成对形成的有源元件和
像素电容，利用在上述扫描信号线扫描期间由上述有源元件取入到上述像素电
容中的电荷，对电光元件进行显示驱动，所述图象显示装置还包括：

在上述扫描信号线的非扫描期间使上述数据信号线的电位变动的电位变动
25 部。

6、一种显示驱动方法，其特征在于：包括在被相互交叉的多个扫描信号线
和数据信号线划分的区域上形成的电光元件和在其上面成对形成的有源元件和
像素电容，其利用在上述扫描信号线扫描期间由上述有源元件取入到上述像素
电容中的电荷对电光元件进行显示驱动；

30 所述显示驱动方法还包括

在上述扫描信号线的非扫描期间使上述数据信号线充电到该帧的数据信号的大致中间电位。

7、如权利要求6所述的显示驱动方法，其特征在于：在上述扫描信号线的非扫描期间，使从图象信号源输出上述数据信号线驱动电路图象信息的图象信号线也充电到上述大致中间电位。

8、如权利要求6或7所述的显示驱动方法，其特征在于：上述数据信号线驱动电路进行线反转驱动或点反转驱动，上述大致中间电位是对置电极的电位。

9、一种显示驱动方法，其特征在于：包括在被相互交叉的多个扫描信号线和数据信号线划分的区域上形成的电光元件和在其上面成对形成的有源元件和像素电容，其利用在上述扫描信号线扫描期间由上述有源元件取入到上述像素电容中的电荷对电光元件进行显示驱动；

在上述扫描信号的非扫描期间使上述数据信号线的电位变动。

图象显示装置和显示驱动方法

5 技术领域

本发明涉及最适合作为液晶显示装置实施并包括在被相互交叉的多个扫描信号线和数据信号线划分的区域上形成的电光元件和在其上面成对形成的有源元件和象素电容的有源矩阵式的图象显示装置及其驱动方法。特别是涉及在待机画面时将扫描周期相对于扫描周期设定的足够长，从而实现低帧频、低功耗的图象显示装置和显示驱动方法。

背景技术

图8是表示有源矩阵式的典型的现有技术的图象显示装置，是表示构成液晶显示装置1的电气结构的方框图。该液晶显示装置1大致包括显示部2，扫描信号线驱动电路gd，数据信号线驱动电路sd，控制信号发生电路ct1。如上所述那样，显示部2在由相互交叉的多个扫描信号线g1、g2...gm（在以下总称时，将用参考符号g表示）和数据信号线s1、s2...sn（在总称时，以下用参考符号s表示）划分成矩阵状的各区域上配置象素PIX。

如图9所示那样，上述各象素PIX包括有源元件SW和象素电容Cp。当上述扫描信号线g被选择扫描时，有源元件SW将数据信号线S的图象信号DAT取入上述象素电容Cp中，在非选择期间也保持图象信号DAT继续进行显示。上述象素电容Cp由液晶电容CL和辅助电容CS构成。

上述数据信号线驱动电路Sd由移位寄存器3和采样电路4构成。上述数据信号线驱动电路Sd，使移位寄存器3将来自上述控制信号发生电路ct1的时钟信号CKS，其反转信号CKSB和数据扫描起始信号SPS等的定时信号同步，输入给采样电路4中模拟开关的图象信号DAT进行采样，根据需要进行在各信号线S上写入的动作。

上述扫描信号线驱动电路gd由移位寄存器5构成，与来自上述控制信号发生电路ct1的时钟信号CKG、扫描起始信号SPG等的定时信号同步，顺次选择各扫描信号线g，控制在象素PIX内的某个有源元件SW的ON/OFF。在有源元件SW为ON时，在各数据信号线S上写入的图象信号DAT，如上述那样写入在各象素

PIX中，被各像素PIX内的图象电容 C_p 保持。通过重复进行以上的动作可以在显示部2上显示图象。

图10是表示上述写入动作的实驱动波形实例的波形图。在该驱动例中，采用水平线反转方式的驱动方法。从上述控制发生电路ct1向数据信号线驱动电路Sd输入与时钟信号CKS、CKSB和数据扫描起始信号SPS同步图象信号DAT。响应上述时钟信号CKS、CKSB和数据扫描起始信号SPS，顺次在奇数扫描信号线 g_j (g_1, g_3, \dots) 和偶数扫描信号线 g_{j+1} (g_2, g_4, \dots)上输出选定的脉冲，并将上述图象信号DAT依次写入各数据信号线 S_i (S_1, S_2, \dots)的像素中。在该例中，将正极性的图象信号写入奇数扫描信号线 g_j (g_1, g_3, \dots)的像素中，而在偶数扫描信号线 g_{j+1} (g_2, g_4, \dots)的像素上写入负极性的图象信号。

可是，在近年来，对图象显示装置的低消耗电功率的要求强烈，作为其中的一个对策，考虑在待机画面上显示静态图象和更新率低的动态图象的场合，通过将非扫描周期设定得比扫描周期充分地长，从而实现低消耗电功率的帧频驱动方法。用低帧频率驱动方法，可以帧象上述那样把图象按写入像素PIX中，使数(2~8)帧期间停止扫描，将非扫描周期设定得比扫描周期充分地长。利用该低帧频驱动法的数据信号线驱动电路Sd的动作示在图11中。

在扫描期间，在上述扫描信号线 g_1, g_2, \dots 上，按顺序导出选择脉冲。与此相对应，在上述水平线反转式的驱动方法中，从上述控制信号发生电路ct1输入的每一个水平扫描期间极性反转的图象信号DAT,在任意的数据信号线 S_i 上，通过上述采样电路4输出对应第 i 号数据信号线 S_i 的电平。在各像素PIX1、PIX2、 \dots 上，写入在处上述选择脉冲后缘上的上述数据信号线 S_i 的电平，以后恒定保持上述一帧周期以上的非扫描周期。

在此，如图12所示那样，当着眼于与上述任意的数据信号线 S_i 和扫描信号线 g_1, g_2 对应的像素PIX1、PIX2时，在进行上述低帧频率驱动场合，结束扫描期间后由像素PIX1、PIX2的上述图象电容在扫描期间保持的电荷，通过上述有源元件SW从数据信号线 S_i 中分离，可是，实际上在上述有源元件SW的源极一漏极间施加电压 V_{DS} 。而且数据信号线 S_i 的电容比像素电容 C_p 大得多。

因此，扫描期间结束后，当扫描信号线 S_i 处于其扫描结束时刻的电位下时，上述源极漏极间电压 V_{DS} 即像素电容 C_p 的电位与数据信号线 S_i 的电位的差越大，越容易发生漏电流并存在保持在像素电容 C_p 中的电荷流出的危险。关于这一点，

采用使上述辅助电容 C_s 变大，尽量使上述漏电流对显示的影响变得非常小的方法。

然而，如上所述那样上述漏电流，随着源极漏极间电压 V_{DS} 而变化，并且通常在各像素PIX上通过响应显示图象而保持各个不同的电荷量（电位），所以
5 上述源极漏极间电压 V_{DS} 在各像素PIX上互不相同。因此各像素PIX的漏电流互不相同，所以有损害显示等级的危险。

特别是在液晶显示装置中，因为必需交流驱动，所以通过例如上述水平线反转驱动方式在上下邻接的像素上保持正极性和负极性的互不相同极性的电荷。因此如图13所示那样，在结束上述扫描期间后转移到非扫描期间的时刻，在数
10 据信号线 S_i 带电的电位为例如负极性时，在保持负极性电荷的像素PIX2上，上述源漏极间电压 V_{DS2} 变小，漏电流也变小。与此相反，在保持正极性电荷的像素PIX1上，上述源极漏极间电压 V_{DS1} 变大，漏电流也变大，存在着在非扫描期间该正极性电荷的像素显示浓度降低（正常后的场合）的问题。

发明内容

15 本发明的目的在于提供一种通过使帧频率在待机画面时降低，并降低电功率消耗，也能使非扫描期间的显示等级提高的图象显示装置和显示驱动方法。

本发明的图象显示装置的特征在于：包括在被相互交叉的多个扫描信号线和数据信号线划分的区域上形成的电光元件和在其上面成对形成的有源元件和电容，其利用在上述扫描信号线扫描期间由上述有源元件取入到上述像素电容
20 中的电荷，使电光元件显示驱动，在图象显示装置中还包括：在上述扫描信号线非扫描期间，使上述数据信号线充电到该帧中的数据信号的大致中间电位的充电部件。

按照上述构成，在相互交叉的多个扫描信号线和数据信号线的交点上设置有源元件，在扫描信号线的扫描期间该有源元件将数据信号取入像素电容中，
25 通过该取入的数据信号的电荷对电光元件进行显示驱动，借此在扫描信号线的非扫描期间也能维持显示，在这样的有源矩阵式的显示装置中，在上述非扫描期间，使从数据信号线驱动电路的输出变成为高阻抗浮动状态的数据信号线的电位，通过充电部件充电到该帧的扫描期间的上述数据信号的大致中间电位。在充电结束后，至少在下一个扫描期间开始前，上述充电部变成为高阻抗，而
30 上述数据信号线变成为浮动状态。

因此，当非扫描期间的数据信号线的电位置于例如上述扫描期间的上述数据信号的最大电位和最小电位时，各像素电容的电位针对在该数据信号线的电位与各像素电容的电位之间可能产生极大偏差的可能性，调至数据信号的大致中间电位，借此不会在相对数据信号线的电位相对的各像素电容的电位上产生非常大的偏差，从而可以抑制有源元件的漏电流的偏差。因此在待机画面等上
5 将非扫描期间设定得比扫描期间足够地长而使帧频率降低，并产生低消耗电功率和使像素的电位变动降低，从而提高在上述非扫描期间的显示等级。

本发明的图象显示装置的特征在于：包括在被相互交叉的多个扫描信号线和数据信号线划分的区域上形成的电光元件和在其上面成对形成的有源元件和
10 电容，其利用在上述扫描信号线扫描期间由上述有源元件取入到上述像素电容中的电荷，对电光元件进行显示驱动，在该图象显示装置中还包括：在上述扫描信号线的非扫描期间使上述数据信号线的电位变动的电位变动部件。

按照上述构成，在相互交叉的多个扫描信号线和数据信号线的交点上设置有源元件，在扫描信号的扫描期间该有源元件将数据信号取入像素电容中，通过该取入的数据信号的电荷对电光元件进行显示驱动，借此在扫描信号线的非
15 扫描期间也能维持显示，在这种有源矩阵式的显示装置中，在上述非扫描期间，通过电位变动部。使从数据信号驱动线电路的输出高阻抗变成为浮动状态的数据信号线的电位，至少在下次扫描周期开始之前，上述电位变动部立即变成为高阻抗，而数据信号线立即变为浮动状态。

因此，例如在设数据信号线的电位为固定时，针对在该数据信号线的电位与各像素电容的电位之间存在非常大的偏差的可能性，通过各像素电容的电位，使数据信号线的电位变动，最好在中间电位附近进行扫描，这样，在与数据信号线的电位相对的各像素电容的电位上不会发生非常大的偏差，从而可以抑制
20 通过有源元件的漏电流的偏差。因此在待机画面等上，把非扫描期间设定得比扫描期间充分地长，这样可以降低帧频率，并在低消耗电功率的情况下减少像素电位的变动，从而能提高在上述非扫描期间的显示等级。

本发明的其它目的，特征和优点通过以下的记载可以变得更清楚。本发明的优点通过以下参照附图的说明将变得更加明了。

附图说明

30 图1是表示作为本发明的一种实施方式的图象显示装置中液晶显示装置的

电气结构方框图；

图2是表示上述液晶显示装置的驱动波形的一个实例的波形图；

图3是表示上述液晶显示装置的驱动波形的另一实例的波形图；

图4是表示作为本发明另一实施方式的图象显示装置中液晶显示装置的电气结构的方框图；

图5是表示作为本发明又一实施方式的图象显示装置中液晶显示装置的电气结构的方框图；

图6是具体表示在图5中示出的控制信号发生电路的充电电位的输出部分的图；

图7是表示作为本发明另一实施方式的图象显示装置中液晶显示装置电气结构的方框图；

图8是表示作为有源矩阵式典型的现有技术的图象显示装置的液晶显示装置的电气结构的方框图；

图9是上述液晶显示装置的各像素的等效电路图；

图10是表示用于图8中所示的液晶显示装置的写入动作的驱动波形一个实例的波形图；

图11是表示图8中所示现有技术的液晶显示装置的驱动波形一个实例的波形图；

图12是用于着重说明像素的图；

图13是用于详细说明图11的动作的波形图。

具体实施方式

下面根据附图说明本发明的一个实施例。

图1是表示作为本发明一个实施例的图象显示装置液晶显示装置11的电气结构的方框图。该液晶显示装置11是有源矩阵式液晶显示装置，大致包括显示部12，扫描信号线驱动电路GD，数据信号线驱动电路SD、充电电路10和控制信号发生电路CTL。上述数据信号线驱动电路SD由移位寄存器13和采样电路14构成，扫描信号线驱动电路GD由移位寄存器15构成。数据信号线驱动电路SD和扫描信号线驱动电路GD，因为分别与上述的液晶显示装置1的数据信号线驱动电路Sd和扫描信号线驱动电路gd具有相同结构，所以在比省略其说明。

如上所述显示部12，通过相互交叉的多条扫描信号线G1、G2、…Gm（在

以下总称时，将用参考符号G表示)和数据信号线S1、S2、…Sn(在以下总称时，高尔夫球用符号S表示)在划分成矩阵状的区域内设置像素PIX。另外虽然在本发明的液晶显示装置11中，数据信号线S与数据信号线驱动电路SD相连的点与上述液晶显示装置1是相同的，但在本发明中，与数据信号线S相关连，还
5 设置充电电路10。在该图1的实例中，在数据信号线S的一端上设置数据信号线驱动电路SD，在另一端设置充电电路10，但这些电路设置在显示部12的同侧上也能发挥同样的效果。

控制信号发生电路CTL也输出与上述控制信号发生电路ct1同样的信号CKS、CKSB、SPS、DAT、CKG、SPG等，同时还输出用于上述充电电路10的
10 控制信号PCC、PCCB(PCC的反转信号)和后述的充电电位PVC。各像素PIX与上述图6所示的像素PIX具有同样结构。

上述充电电路10为了能输出正负两极的充电电位PVC而按各数据信号线逐个设置由P型和N型的一对开关元件构成的模拟开关ASW1~ASWn，通过这些模拟开关ASW1~ASWn上共同输入上述控制信号PCC、PCCB，使上述充电电位
15 PCV输出给上述各数据信号线S。

图2是表示上述那样构成的液晶显示装置11的驱动波形实例的波形图。在该驱动实例中，采用水平线反转方式的驱动方法。在扫描期间，在上述扫描信号G1、G2、…上顺次导出选择脉冲。与此相对应，为了实现上述水平线反转方式的驱动方法，而在每一水平扫描期间从上述控制信号发生电路CTL输入极性反
20 转的图象信号DAT，通过上述采样电路14向任意数据信号线Si输出对应第i号的数据信号线Si的电平。该数据信号线Si的电平通过有源元件SW写入各像素PIX的像素电容Cp中，以后在上述整个1帧期间以上的非扫描期间恒定保持的点与现有技术相同。

应该注意的是，按照本发明，上述控制信号发生电路CTL在变成非扫描期间
25 时，使控制信号PCC、PCCB变化，通过充电电路10使数据信号线S的电位充电到充电电位PCV。

该非扫描期间的充电电位PCV设定在与该非扫描期间同时构成1帧的扫描期间的数据信号线S的电位，即数据信号的大致中间电位上。按照上述水平线反转方式，因为正极性电位和负极性电位交替供给对应各扫描信号线G的像素上，
30 所以上述非扫描期间的充电电位PCV变成为正极性电位的最大值与负极性电位

的最大值的中间值，即对置电极的电位 V_{COM} 。另外，因为有源元件 SW 和数据信号线驱动电路 SD 的采样电路14的模拟开关的寄生电容等不同也不一定准确地变为上述中间值，所以在本申请说明书中，设此值为大致中间值。

这样，按照本发明，在非扫描期间通过充电电路10使来自数据信号线驱动电路 SD 的输出变成为高阻抗后成为浮动状态的数据信号线 S 的电位，并在该帧的扫描期间中充电到上述数据信号的大致中间电位。而后至少在下一个扫描期间开始之前，充电电路10变成高阻抗后而使数据信号线 S 恢复到浮动状态。因此液晶显示装置11不会在与数据信号线 S 的电位相对应的各像素电容 C_p 的电位上发生非常大的偏差，所以可以抑制通过有源元件 SW 的漏电流的偏差。因此在待机画面上通过把非扫描期间设定得比扫描期间充分地长，使帧频率降低，并在降低消耗电功率的情况下减少像素 PIX 的电位变动，从而能提高上述非扫描期间的显示等级。

另外，如图2所示那样，上述控制电路 CTL 在各水平周期内，在向扫描信号线 G 输出选择脉冲之前，使上述控制信号 PCC 、 $PCCB$ 变化，通过充电电路10使数据信号线 S 的电位预充电到充电电位 PCV 。该扫描期间的充电电位 PCV 在把正极性的电位供给对应该扫描信号线 G 的像素时是正极性预先确定的电位，在供给负极性电位时是负极性的预先确定的电位，例如选择为在各个极性的最大值与最小值的中间值。

因为需将写入前一行的图象信号 DAT 的原数据信号线 S 的电位在下一行的扫描之前预充电到其下一行的图象信号 DAT 的极性的电位，所以数据信号线驱动电路 SD 可以很容易写入所希望的图象信号 DAT 的电位，从而可以使该数据信号线驱动电路 SD 的电流容量减小。

这样，本发明的充电电路10可以通过进行在数据信号线 S 上预充电的电路实现，所以可以共用现有技术的预充电电路，在这种情况下，不会引起结构的增加，只需重新评价控制信号发生电路 CTL 的顺序。另外，虽然可以考虑利用数据信号线驱动电路 SD 实现本发明，但数据信号线驱动电路 SD 具有对图象信号 DAT 进行采样的复杂结构，而上述充电电路10与该复杂结构相比具有比较简单的结构，所以与用数据信号线驱动电路 SD 的情况相与，可以降低电功率消耗。

另外，按照本发明的液晶显示装置11，数据信号线驱动电路 SD ，扫描信号线驱动电路 GD 和有源元件 SW 由多晶硅薄膜晶体管构成，它们形成在同一基板

上。因为多晶硅薄膜与单晶硅薄膜相比容易扩大面积，所以用多晶硅薄膜晶体管形成上述电路和元件，并且使它们单块形成在同一基板上，借此可以大面积化。

另外，在本发明的液晶显示装置11中，上述数据信号线驱动电路SD，扫描信号驱动电路GD和各像素电路包括在600°C以下的工艺温度下制造的有源元件。这样当把有源元件的工艺温度设定在600°C以下时，即使使用通常的玻璃基板(畸变点为600°C以下的玻璃板)作为各有源元件的基板，也不会发生因为畸变点以上的工艺而引起的弯曲和挠起，所以安装更加容易，并且可以大面积化。

另外，本发明所述在非扫描期间对数据信号线S的充电不限于用图2的控制信号PCC表示的那样进行一次，也可以进行多次。并且也可以象图3的控制信号PCC所示那样，几乎在整个非扫描期间，连续地进行。充电时间越长，上述显示等级越稳定。并且当变成非扫描期间时，从尽可能快的定时开始充电的方式效果更明显。

并且用点反转方式即垂直线反转方式也与上述水平线反转方式相同，由于充电到在该帧的扫描期间的数据信号的大致中间电位，所以可适用本发明。并且用帧反转方式，由于当变成非扫描期间时，充电到该帧的扫描期间的数据信号的最大值与最小值的中间电位，所以可以适用本发明。但在上述水平线反转方式和点反转方式中，在一帧内正极性的数据和负极性的数据均等地混合，所以如果图象信号DAT的定时范围发生变化，则上述充电电位PCV在整个帧上变成大致相等，可以在该充电电位PCV上使用上述对置电极的电位VCOM，这样比较容易制作。与此相反，在帧反转方式中，因为一帧内总的像素PIX充电为相同极性，所以上述充电电位PCV的极性，在每帧上的变化为正极性的大致中间电位和负极性的大致中间电位。

另外，控制信号发生电路CTL即使构成为能使在上述非扫描期间的充电电位PCV变化的结构，也能得到同样的效果。即如上述那样，在使充电电位PCV固定在任何电位上时，没有变成在该帧扫描期间的数据信号的最大值与最小值的大致中间电位时，可能在各像素PIX的电位与数据信号线S的充电电位PCV之间发生非常大的偏差。与此相反，如果使在非扫描期间的充电电位PCV以在该帧扫描期间的数据信号的最大值与最小值之间振动地变动，最好在中间电位附近振动，便不会在与数据信号线S的电位相对应的各像素PIX的电位上发生非常

大的偏差，这样能抑制通过有源元件SW的漏电流的偏差。

下面参照图4说明本发明的另一实施方式。

图4是表示作为本发明另一实施方式的图象显示装置中液晶显示装置21的电结构方框图。该液晶显示装置21与上述液晶显示装置11相类似，在对应的部分上附相同的参考符号，并省略其说明。

应该注意的是，该液晶显示装置21共用二值数据信号线驱动电路BD作为充电部。也就是说，上述数据信号线驱动电路SD向数据信号线S输出多灰度级的图象信号DAT，而二值数据信号线驱动电路BD向数据信号线S输出二个灰度级的图象信号RGB。该液晶显示装置21用在象便携式电话的显示装置等上，在使用时要求高的显示性能，而在待机时，以比较低的显示性能进行必要的最低限度的显示。

上述二值数据信号线驱动电路BD大致包括移位寄存器22、开锁电路23、选择器24的结构。上述移位寄存器22与上述数据信号线驱动电路Sd、SD的移位寄存器3、13相同，由并联(系是系壳)连接成多级的触发器构成，当时钟信号CKS、CKSB和数据扫描起始信号SP从控制信号发生电路输入时，从互相邻接的上述各触发器之间输出上述数据扫描起始信号SPS后变成为开锁脉冲，开锁电路23响应该脉冲，顺次开锁从控制信号发生电路CTLa输入的显示用的二值图象信号RGB。选择器24响应从上述控制信号发生电路CTLa输入的控制信号TRF，根据上述图象信号RGB选择从上述控制信号发生电路CTLa输入的液晶施加电压VB和VW中的某一个，输出给各数据信号线S。通过与此协调地选择扫描上述扫描信号线G，可以进行二灰度级的驱动。

在上述那样构成的二值数据信号线驱动电路BD中，将上述控制信号PCC输入给选择器24，并响应该输入，通过把一个液晶施加电压，例如在正常白色液晶场合下的VW输出给各数据信号线S，可以实现与上述充电电路10同样的动作。因此不用设置专用电路作为上述电位保持装置，就可以把实现了低耗电功率的二值数据信号线驱动电路BD兼用在本发明上。

另个，因为在变更上述控制信号TRF顺序的同时，将置位(リセット)信号输入给开锁电路23，所以即使不用上述控制信号PCC，也能实现同样的动作。即当开锁电路23置位时，选择上述一个液晶施加电压VW，当变为上述预充电的定时和非扫描期间时，也可以把总的扫描信号线G，作为非选择扫描状态，通过

上述控制信号TRT从选择器输出该液晶施加电压VW。

下面参照图5和图6说明本发明的另一实施方式。

图5是表示作为本发明又一实施方式的图象显示装置中液晶显示装置31的电气结构的方框图。该液晶显示装置31与上述的液晶显示装置11类似，对应的部分赋予相同的参考符号，并省略其说明。

应该注意的是，按照该液晶显示装置31，控制信号发生电路CTLb在变为非扫描期间时，使控制信号PCC、PCCB变化，通过充电电路10使数据信号线S的电位充电到充电电位PCV，同时使从该控制信号发生电路CTLb向采样电路14输出图象信号DAT的信号线32也充电到上述充电电位PCV。

图6是在上述控制信号发生电路CTLb中具体表示上述充电电位PCV输出部分的示图。该控制信号发生电路CTLb包括由数字电路组成的定时发生器33，模拟块34，模拟开关SWV1、SWV2、SWP1、SWP2的结构。

上述定时发生器33与来自外部的图象信号相对应，生成上述信号CKS、CKSB、SPS、CKG、SPG、PWC同时还生成上述控制信号PCC、PCCB。与此相对应，上述模拟块34生成图象信号VDAT和充电电压VPCV，同时生成上述对置电极的电位VCOM。

可是，按照上述控制信号发生电路CTLb，上述对置电极的电位VCOM只直接输出给对置的电极，上述图象信号VDAT和充电电位VPCV分别通过模拟开关SWV1、SWP1输出。模拟开关SWV2、SWP2相对这两个模拟开关SWV1、SWP1成对形成，并且相互连接后同时输出，模拟开关SWV1、SWP1和模拟开关SWV2、SWP2通过上述定时发生器33进行相反动作地控制。在上述模拟开关XWV2、SWP2上共同输入上述对置电极的电位VCOM。

上述定时发生器33响应上述控制信号PCC、PCCB，在扫描期间通过使模拟开关SWV1、SWP1接近（on），使模拟开关SWV2、SWP2断开（off），输出上述图象信号VDAT和充电电位PCV，在非扫描期间，通过使模拟开关SWV2、SWP2接近使模拟开关SWV1、SWP1断开将上述对对置电极的电位VCOM共同输出。

再参照图5，该图5具体表示了采样电路14，该采样电路14由分别对应上述移位寄存器13的各级触发器从而分别对应各数据信号线S1-Sn的反相器INV1~INVn和模拟开关VSW1~VSWn构成。模拟开关VSW1~VSWn与上述充电

电路10的模拟开关ASW1~ASWn相同，为了能输出正负两极性的图象信号DAT和上述充电电路PCV而由一对P型和N型的开关元件构成。因此，设置上述反相器INV1~INVn，把来自上述各级触发器的采样信号SR1~SRn直接或通过该反相器INV1~INVn反转后，分别供给各模拟开关VSW1~VSWn的一对开关元件。

- 5 在上述扫描期间，上述数据扫描起始信号SPS响应上述模拟信号CKS、CKSB，从上述各级的触发器顺次输出，作为采样信号SR1~SRn2。因此，顺次使上述各模拟开关VSW1~VSWn接近（on），将上述图象信号DAT输出给数据信号线S，并取入到各像素PIX的像素电容Cp中。

10 另外，在非扫描期间，上述各模拟开关VSW1~VSWn断开（off），如上所述那样，使图象信号DAT的信号线32与数据信号线S一起充电到上述充电电位PCV（对置电极的电位VCOM），因此使源极漏极间电压VDS大致相等，从而可以抑制该模拟开关VSW1~VSWn中漏电流的发生。因此，即使在充电电位PCV为上述大致中间电位的数据信号线S的电位与各像素电容CP的电位间有电位差，也能抑制由该差引起的并通过该模拟开关VSW1~VSWn供给的漏电流，而且能
15 更进一步减少像素PIX的电位变动，进一步提高上述非扫描期间的显示等级。

另外，在上述的说明中，虽然是以在非扫描期间使模拟开关VSW1~VSWn断开（off）为例说明的，但如果图象信号DAT的信号线32的电位与数据信号线S的电位相等，则由于通过该模拟开关VSW1~VSWn的电流为0，所以使其接近（ON）也没关系。

- 20 下面参照图7说明本发明的另一实施方式。

图7是表示作为本发明另一实施方式的图象显示装置中液晶显示装置41的电结气结构的方框图。该液晶显示装置41与上述液晶显示装置21、31类似，凡对应的部分，赋予相同的参考符号，并省略其说明。按照该液晶显示装置41，使用了在上述图4所示的液晶显示装置21中设置的与上述图6中所示的控制信号发生电路CTLb相同的控制信号发生电路CTLc。
25

该图7具体示出了选择器24，该选择器24分别与上述移位寄存器22的各级触发器，进而分别与各数据信号线S1~Sn相对应，由一对模拟开关ASWB1~ASWBn、ASWW1~ASWWn和那些模拟开关ASWB1~ASWBn、用于ASWW1~ASWWn的反相器INVB1~INVBn、INVW1~INVWn和OR门OR1~ORn构成。模拟开关
30 ASW1~ASWn、ASWW1~ASVWn与上述VSW1~VSWn、VSW1~VSWn同样由

一对P型和N型的开关元件构成。

上述模拟开关ASWB1~ASWBn和与其对应的反相器INVB1~INVBn为了把上述液晶H 施加R 电压VB施加到数据信号线S1~Sn上而设置，上述模拟开关ASWW1~ASWWn和与其对应的反相器INVB1~INVBn是为了把上述液晶上施加的电压VW施加到数据信号线S1~Sn上而设置。并且根据上述控制信号TRF和图象信号RGB把由图示的逻辑电路构成的选择信号SELB1~SELBn和先选择信号SELW1~SELWn中的某一方变成为有效（高电平），因此如上所述，通过上述模拟开关ASWB1~ASWBn或模拟开关ASWW1~ASWWn把液晶施加电压VB和液晶施加电压VW的的任一方输出给数据信号线S1~Sn。

10 另外，图7中的选择器24响应上述控制信号PCC，输出上述液晶施加电压VB、VW中的液晶施加电压VW。因此上述选择信号SELW1~SELWn通过各个OR门OR1~ORn输入给上述模拟开关ASWW1~ASWWn和反相器INW1~INWn作为选择信号SELW' 1~SELW' n。同时将上述控制信号PCC供给上述各OR门OR1~Om，因此当上述选择信号SELW1~SELWn和控制信号15 PCC中的某一个变成有效（高电平）时，该选择信号SELW' 1~SELW' n也变成有效高电平，液晶施加电压VW施加到数据信号线S上。

另外，控制信号发生电路CTLc在将非扫描期间的控制信号PCC设为有效（高电平）时，将把液晶施加电压VW施加到上述图象信号DAT的信号线32上，同时也使液晶施加电压VB作为液晶施加电压VW。这时的液晶施加电压VW是上述20 对置电极的电位VCOM。

因此也可以抑制在上述控制信号PCC变成有效（高电平）时渡过关断(OFF)的模拟开关ASWB1~ASWBn的漏电流。

另外，虽然在上述说明中是着眼于数据信号线S的电位变化说明的，但因为具备显示功能的有关象素，通过有源元件SW从数据信号线S上分离，所以照样25 能实现现有技术的功能，并且不会在显示上引起任何异常，这是显而易见的。

本发明不限于液晶显示装置，也可以优选地在其它有源矩阵式的图象显示装置上实施。

本发明的图象显示装置的特征在于：包括在被相互交叉的多条扫描信号线和数据信号线划分的区域上形成的电光元件和在其上面成对形成的有源元件和30 象素电容，其利用在上述扫描信号线扫描期间由上述有源元件取入到上述象素

电容中的电荷，对电光元件进行显示驱动，在图象显示装置中还包括：在上述扫描信号非扫描期，使上述数据信号线充电到该帧中的数据信号的大致中间电位的充电部。

按照上述构成，在相互交叉的多个扫描信号线和数据信号线的交点上设置
5 有源元件，在扫描信号线的扫描期间，该有源元件将数据信号取入象素电容中，通过该取入的数据信号的电荷电光元件进行显示驱动，借此在扫描信号线的非扫描期间也能维持显示，在这样的有源矩阵式显示装置中，在上述非扫描期间，将数据信号驱动电路的输出变成为高阻抗进而成为浮动状态的数据信号线的电位，并通过充电部充电到该帧扫描期间的上述数据信号的大致中间电位。在充
10 电结束后，至少在下一个扫描期间开始前，上述充电部变成为高阻抗状态，而上述数据信号线变成为浮动状态。

因此，当非扫描期间的数据信号线的电位处在例如上述扫描期间的上述数据信号的最大电位和最小电位时，对在该数据信号线的电位与各象素电容的电位之间可能会产生极大偏差的可能性通过把各象素电容的电位，变成数据信号
15 的大致中间电位，从而不会使与数据信号线的电位相对的各象素电容的电位产生非常大的偏差，由此可以抑制有源元件的漏电流的偏差。因此在待机画面等上将非扫描期间设定得比扫描期间足够地长而使帧频率降低，并在降低消耗电功率的情况下使象素的电位变动降低，进而可以提高在上述非扫描期间的显示等级。

20 另外，本发明的图象显示装置的特征在于：把图象信号供给上述数据信号线驱动电路的图象信号源，输出对上述充电部的充电电位，在上述扫描信号线的非扫描期间使上述数据信号线的驱动电路的图象信号线也充电到上述大致中间电位。

按照上述构成，由在上述扫描信号线的非扫描期间使上述数据信号线的电
25 位充电到在该帧扫描期间的该数据信号的大致中间电位的充电部把信号从供给图象信号的图象信号源供给上述中间电位的充电电位，该图象信号源在上述扫描信号线的非扫描期间，使数据信号线的驱动电路的图象信号线也充电到上述大致中间电位。

因此，在数据信号线的驱动电路中，即使在向数据信号线输出数据信号的
30 有源元件上存在漏电流，因数据信号线的电位与图象信号线的电位，大致等于

上述中间电位，因而能抑制漏电流的发生。因此即使作为上述大致中间电位的数据信号线的电位与各像素电容的电位之间存在电位差，也可以抑制由该电位差引起的漏电流的发生，从而进一步减少像素电位的变动，同时可以使上述非扫描期间的显示等级提高。

5 另外，本发明的图象显示装置的特征在于：上述数据信号线的驱动电路进行线反转驱动或点反转驱动，上述大致中间电位是对置电极的电位。

按照上述构成，在为了防止液晶变质等而进行上述交流驱动时，通过帧反转驱动使全部像素变成为相同极性，上述中间电位虽然变成为任意的电位，但因为通过线反转驱动或点反转驱动，使邻接的线或邻接的点的极性变成相互相反10 的极性，上述中间电位变成为对置电极的电位。

因此通过上述线反转驱动或点反转驱动，用对置电极的电位作为上述大致中间电位，能够容易生成该大致中间电位。

本发明的图象显示装置的特征在于：包括在被相互交叉的多条扫描信号线和数据信号线划分的区域上形成的电光元件和在其上面成对形成的有源元件和15 像素电容，利用在上述扫描信号线扫描期间由上述有源元件取入到上述像素电容中的电荷，对电光元件进行显示驱动，在该图象显示装置中还包括：在上述扫描信号线的非扫描期间使上述数据信号线的电位变动的电位变动部。

按照上述构成，在相互交叉的多条扫描信号线和数据信号线的交点上设置有源元件，在扫描信号的扫描期间该有源元件将数据信号取入像素电容中，通过20 该取入的数据信号的电荷对电光元件进行，显示驱动，借此在扫描信号线的非扫描期间也能维持显示，在这样的有源矩阵式的显示装置中，在上述非扫描期间，通过电位变动部，使从数据信号线驱动电路的输出变成为高阻抗进而成为浮动状态的数据信号线的电位。至少在下次扫描期间开始之前，使上述电位变动部立即变成为高阻抗，而使数据信号线立即变为浮动状态。

25 因此，例如在假设数据信号线的电位为固定时，通过各像素电容的电位，针对在该数据信号线的电位与各像素电容的电位之间存在非常大的偏差的可能性，使数据信号线的电位变动，最好在中间电位附近扫描，借此，在与数据信号线的电位相对应的各像素电容的电位上不会发生非常大的偏差，从而可以抑制通过有源元件的漏电流的偏差。因此在待机画面等上，把非扫描期间设定得30 比扫描期间充分地长，从而降低帧频率，即并且在降低消耗电功率的情况下减

少像素电位的变动，进而提高上述非扫描期间的显示等级。

在本发明的详细说明中构成的具体的实施方式或实施例归根到底是使发明的内容变得更清楚，本发明的内容并不限于这样的具体例子，并不应该被狭义地解释，在本发明的构思和权利要求书记载的范围内，可以进行各种变更实施。

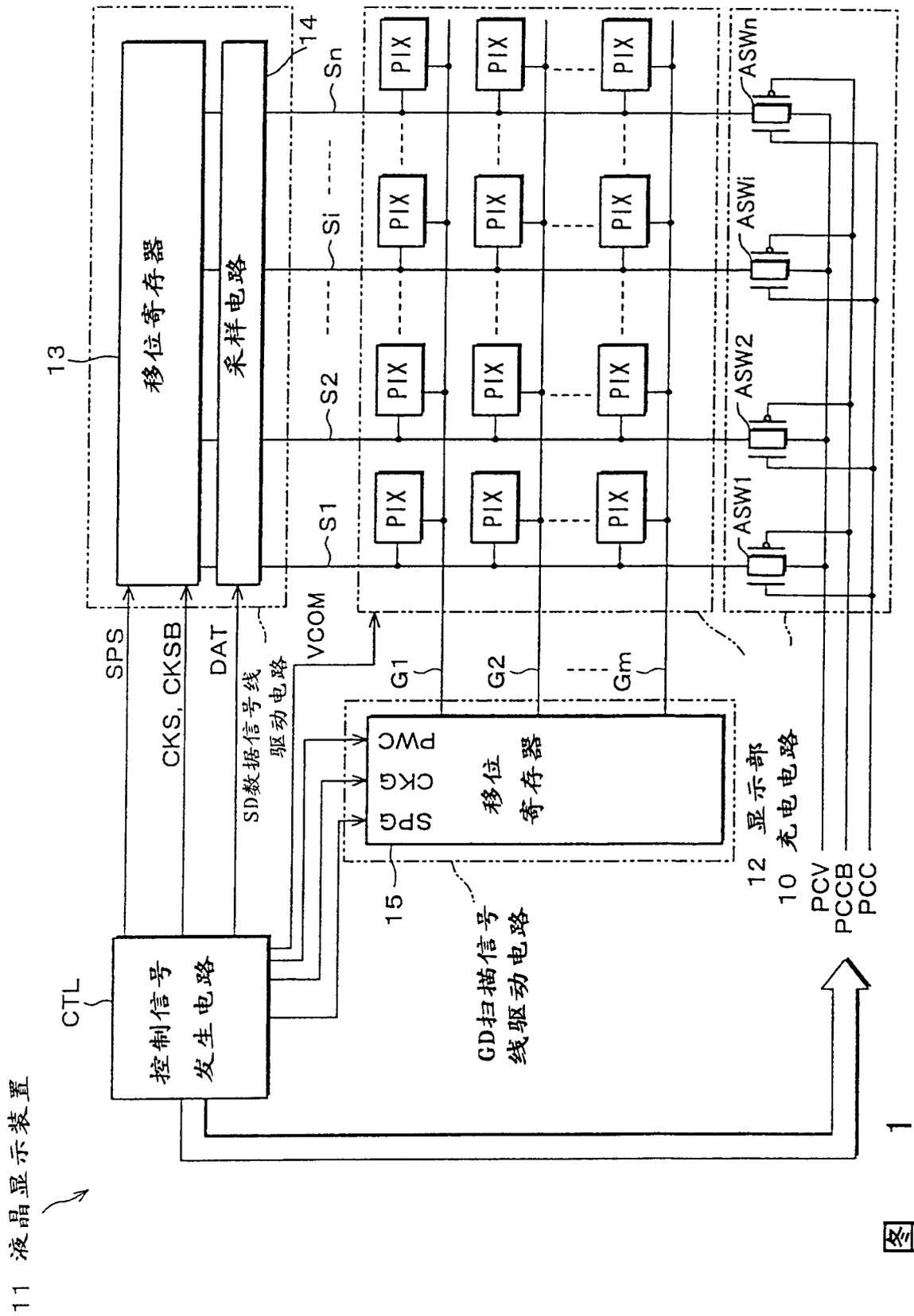


图 1

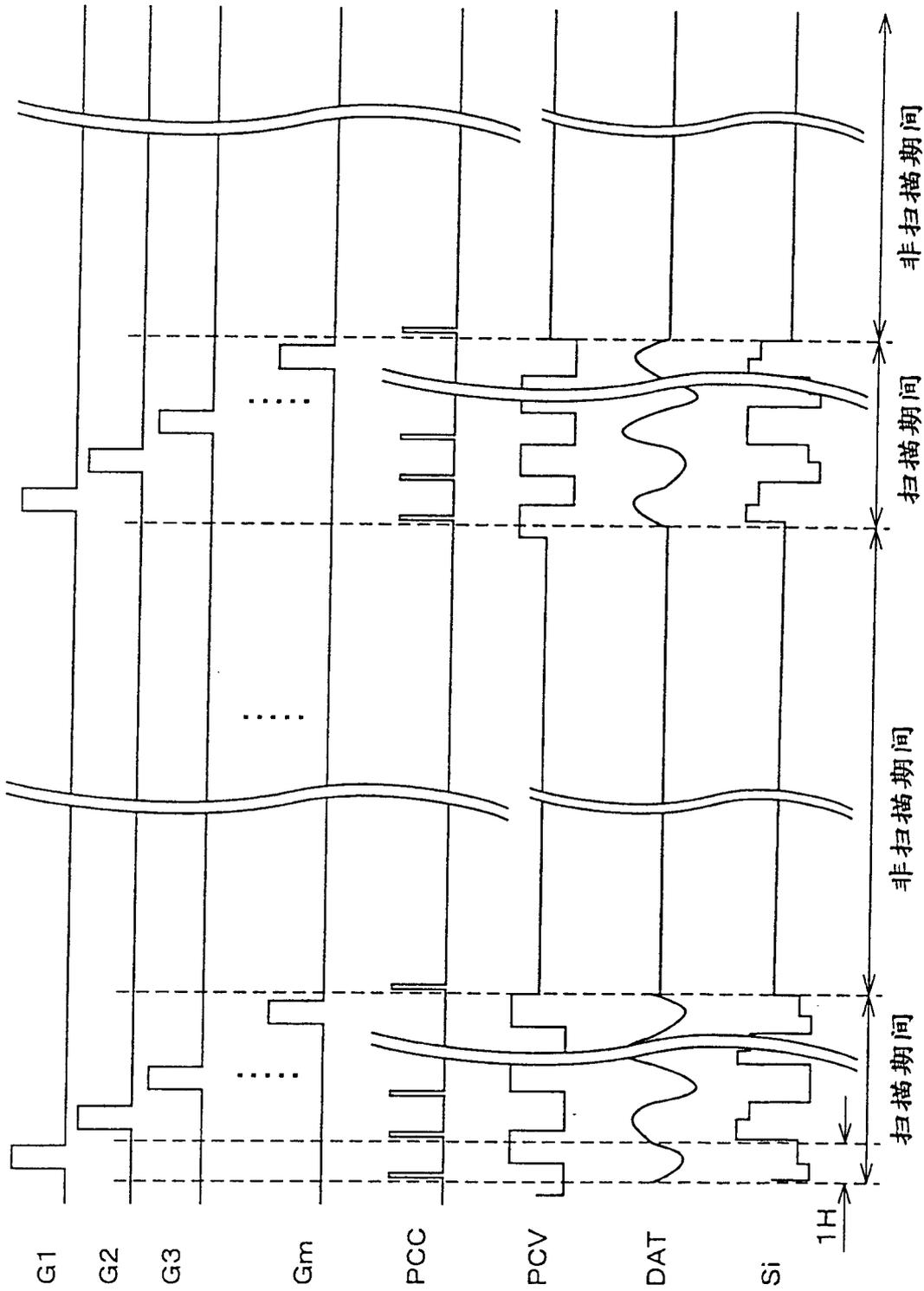
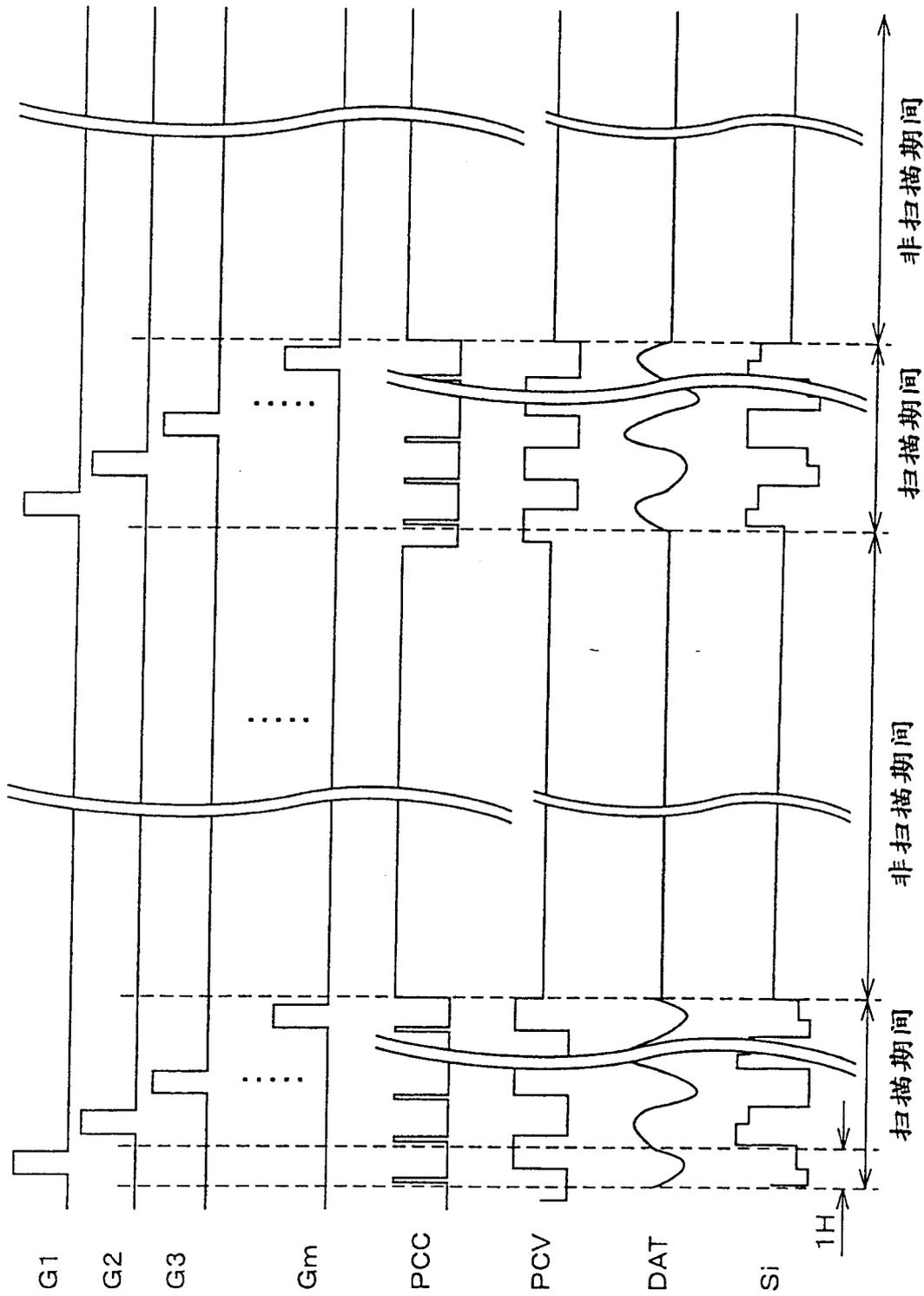


图 2



3

图

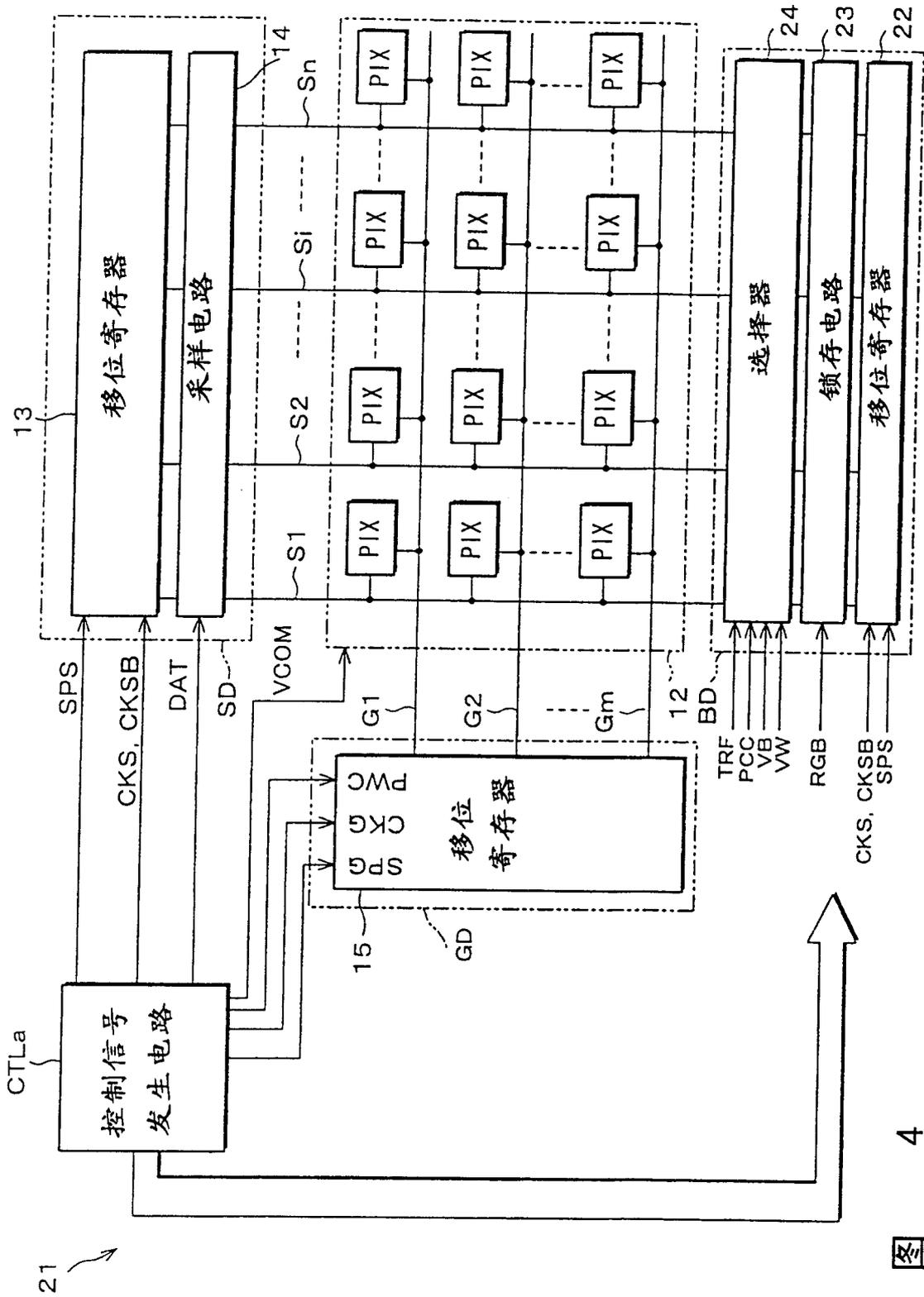


图 4

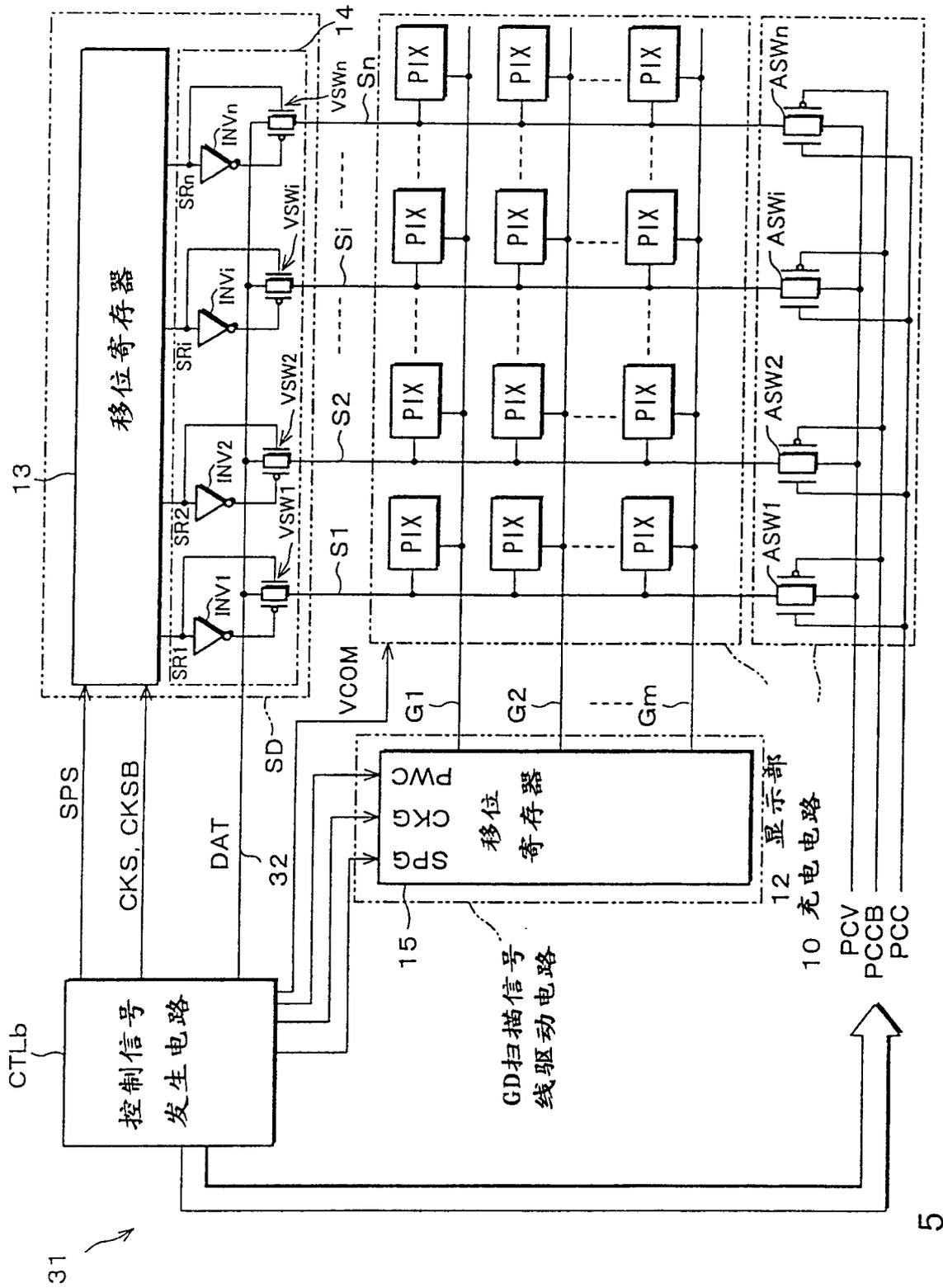


图 5

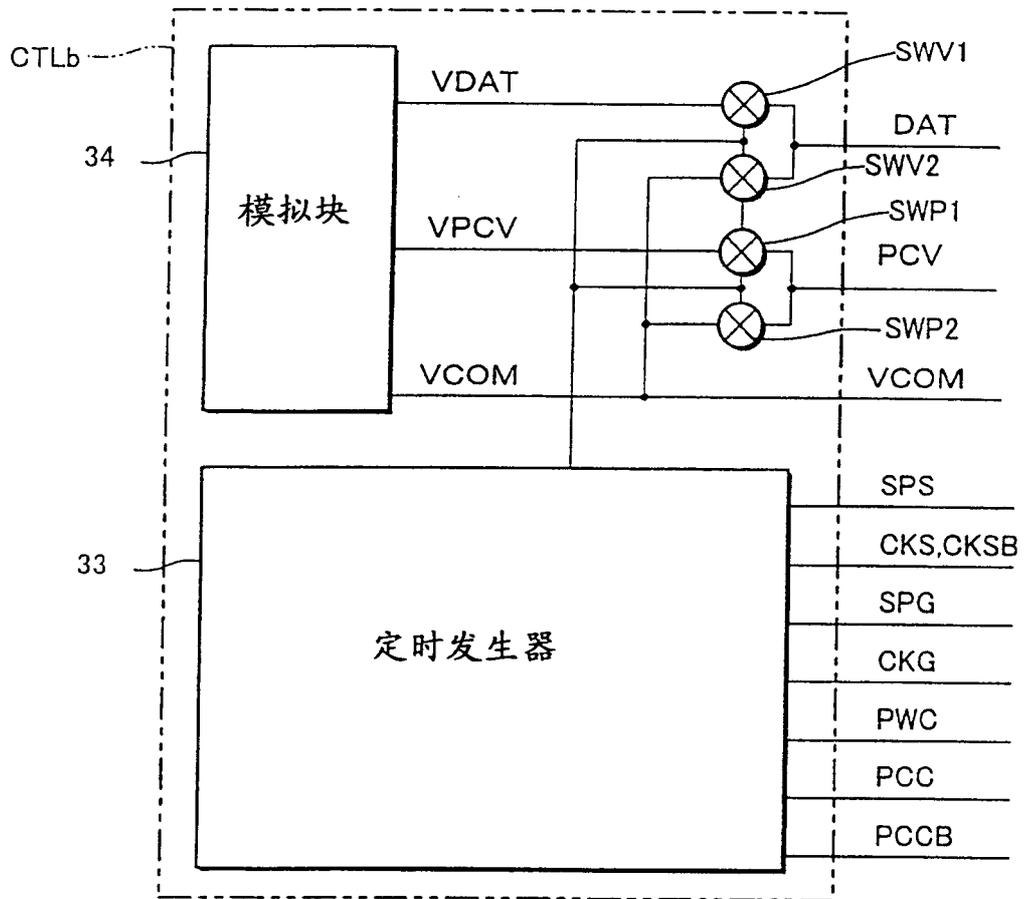


图 6

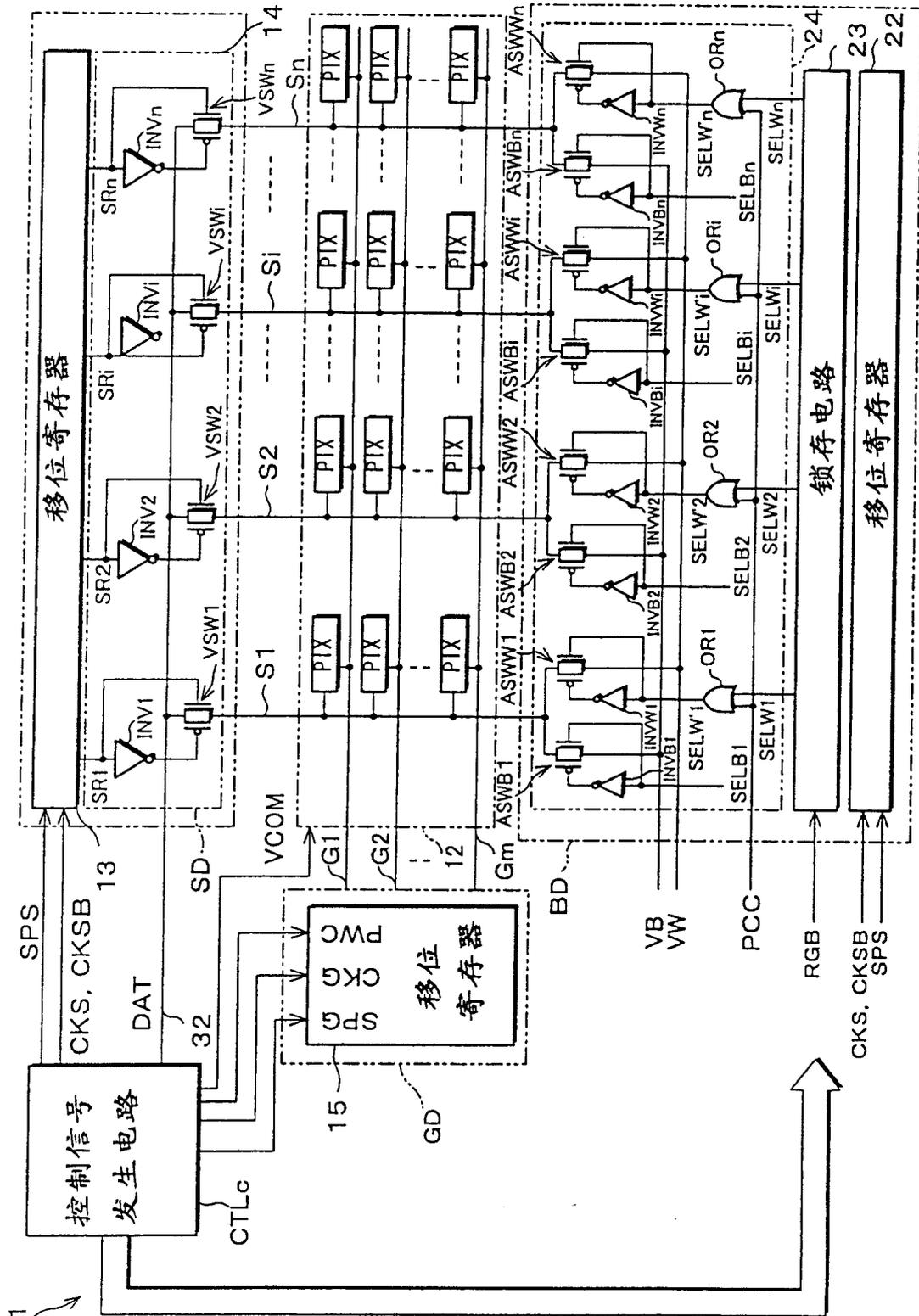
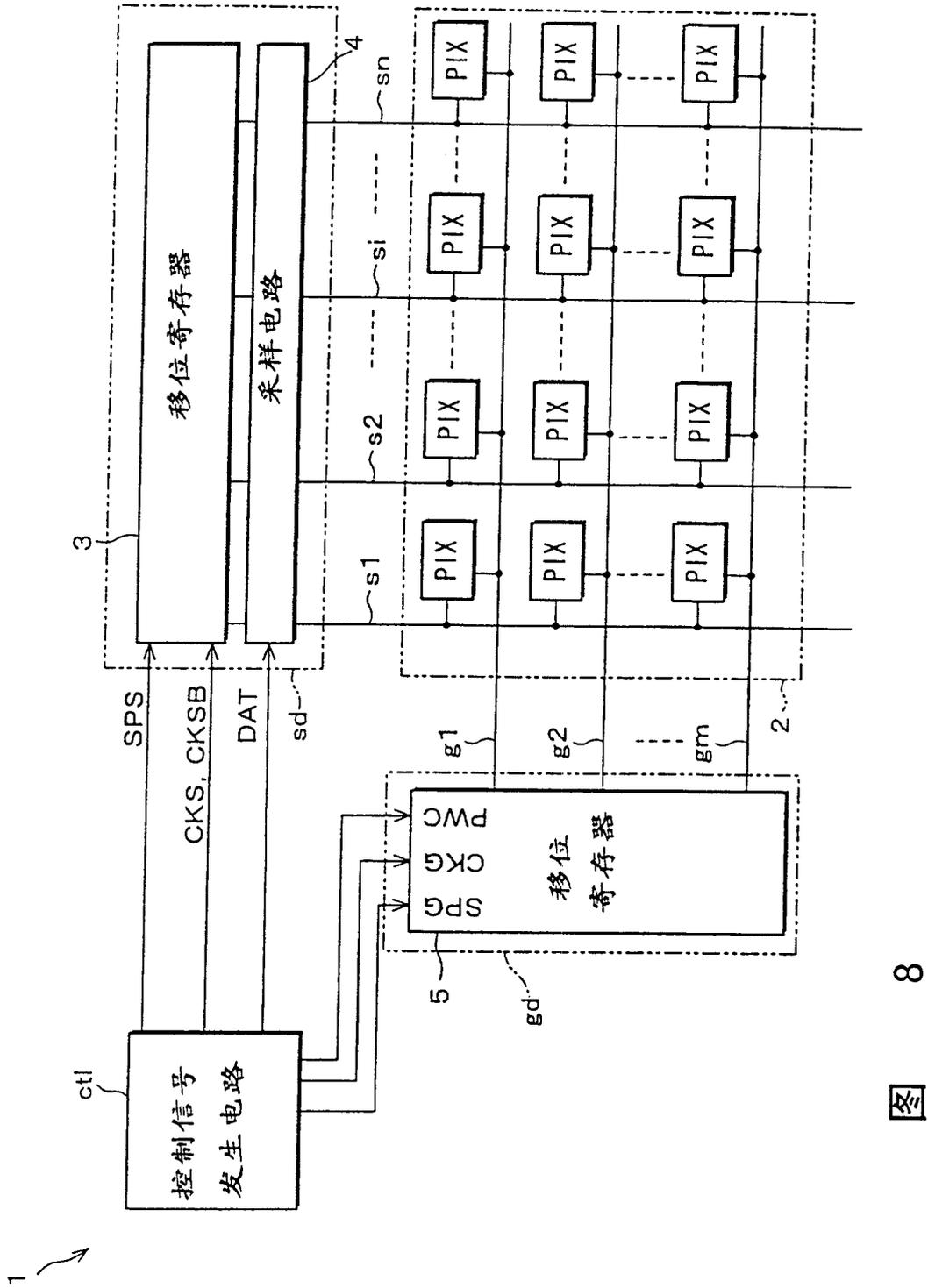


图 7



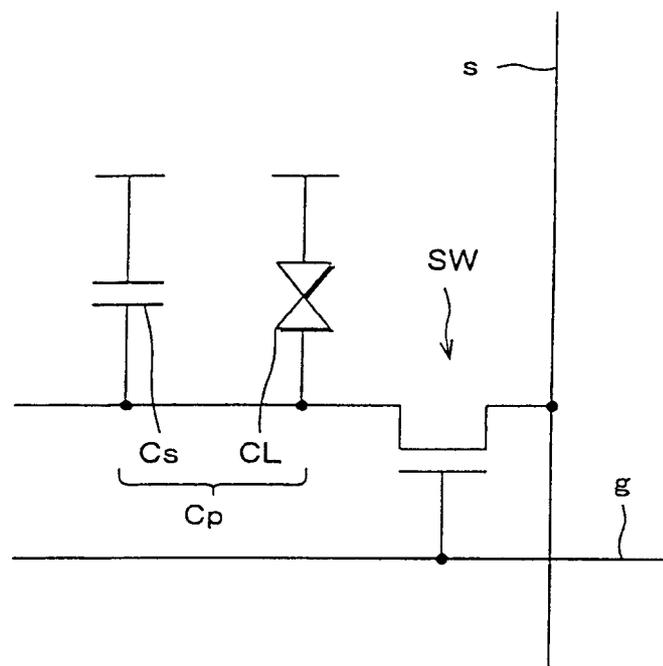


图 9

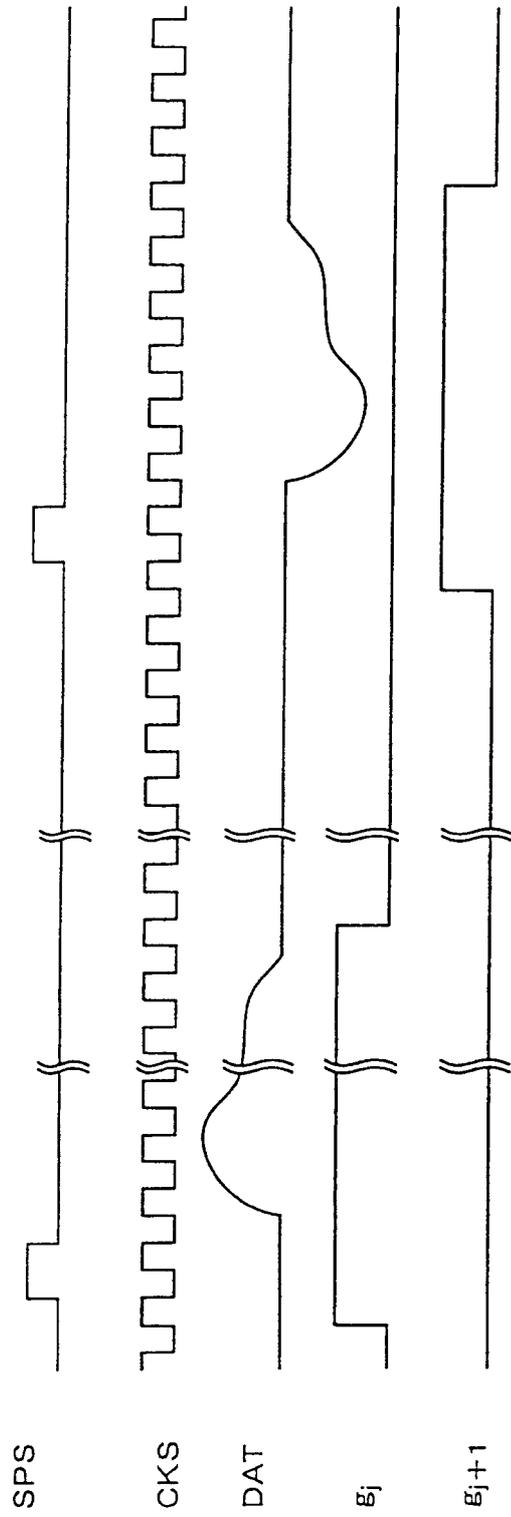


图 10

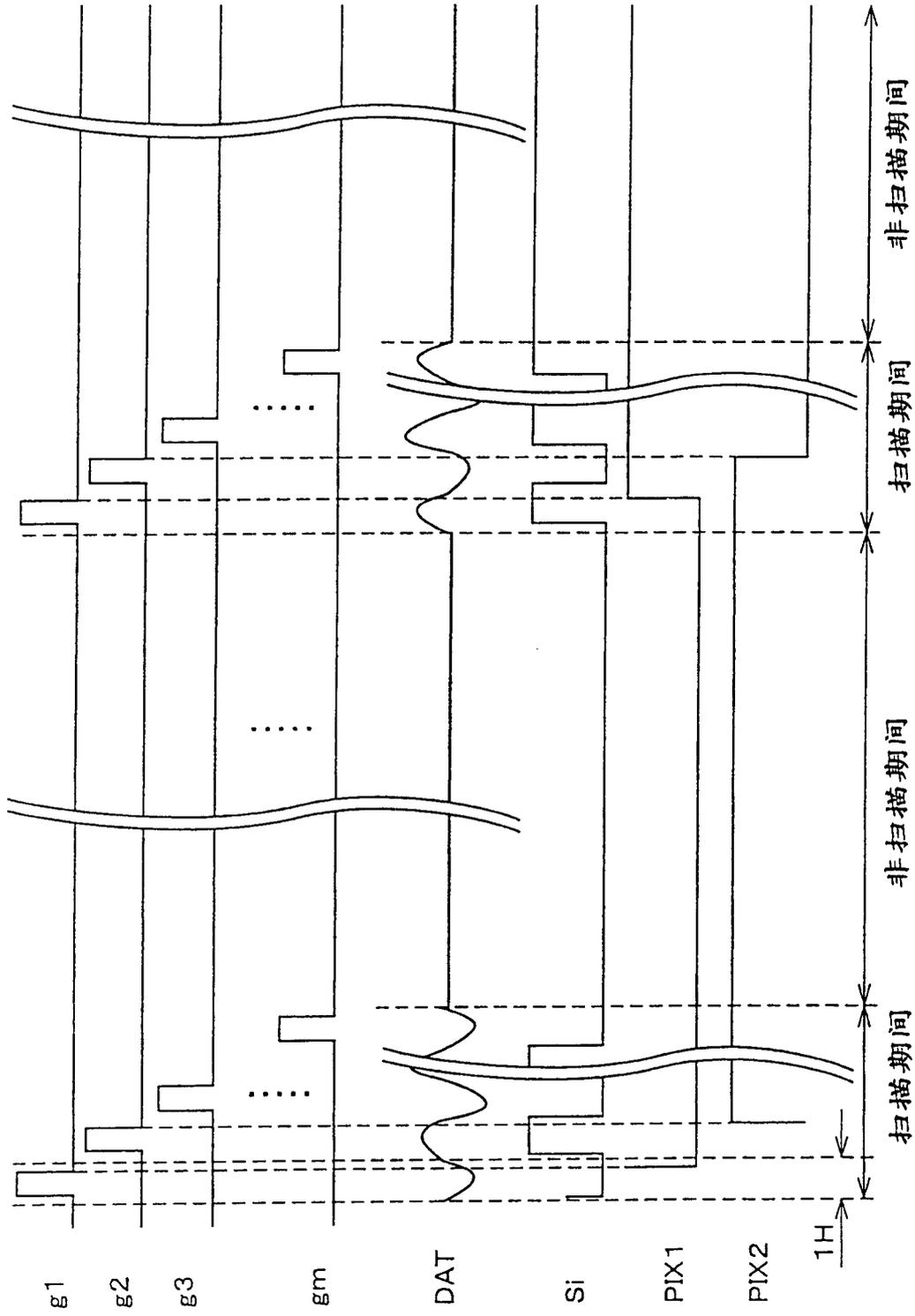


图 11

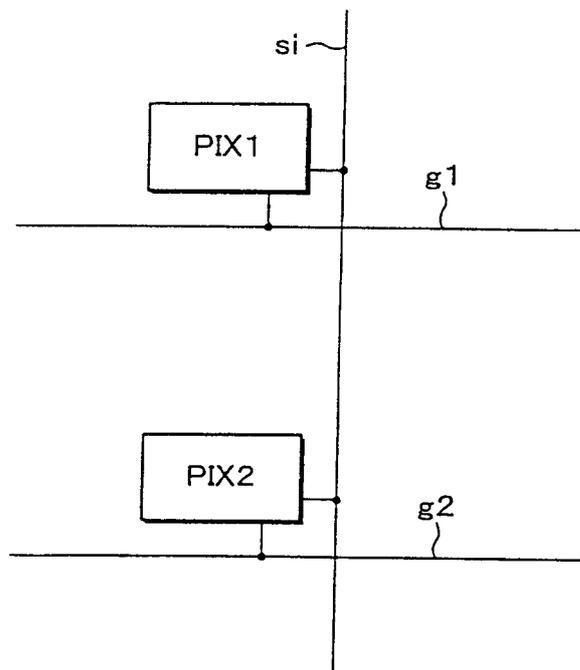
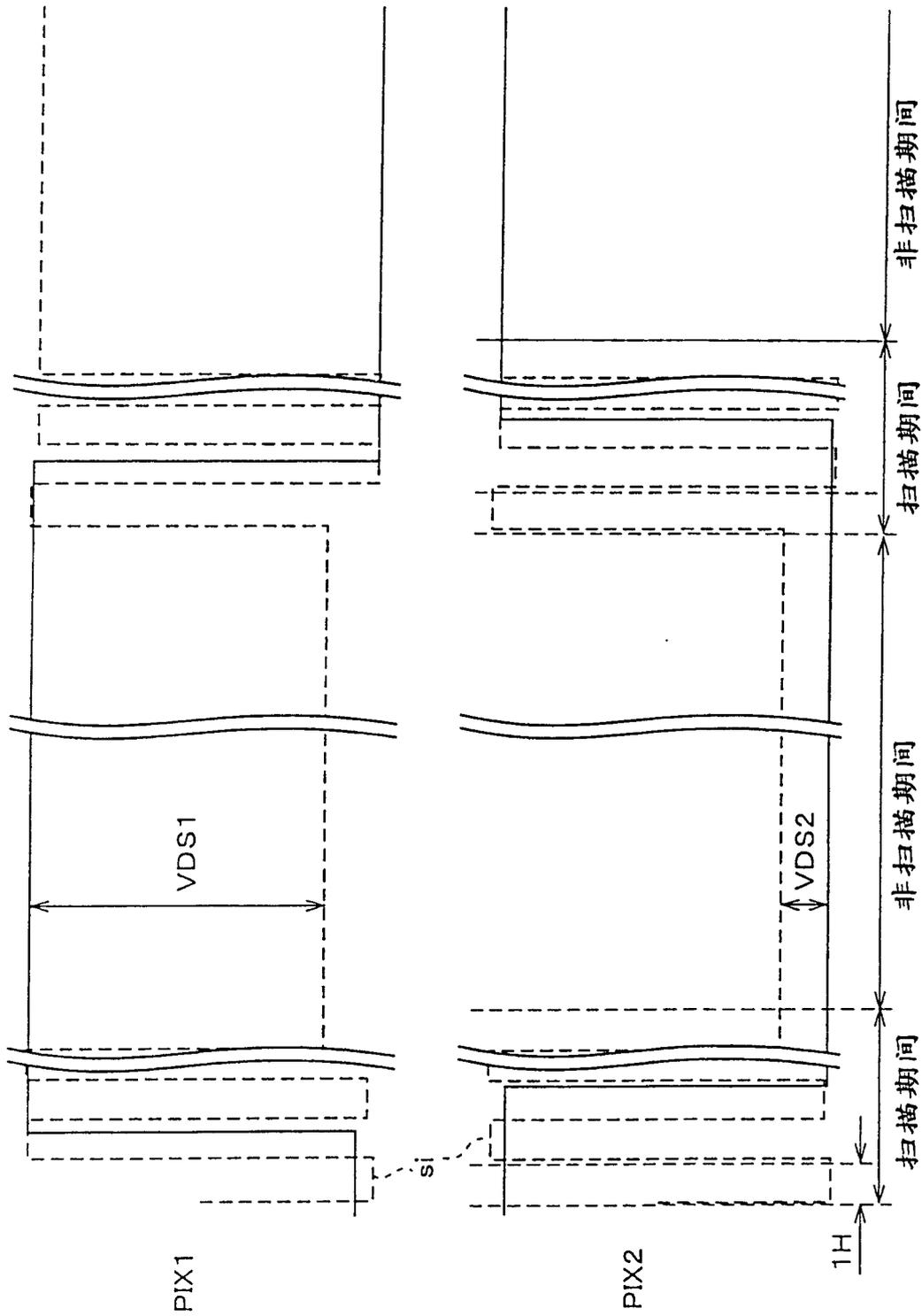


图 12



13



专利名称(译)	图象显示装置和显示驱动方法		
公开(公告)号	CN1420482A	公开(公告)日	2003-05-28
申请号	CN02151490.9	申请日	2002-09-25
[标]申请(专利权)人(译)	夏普株式会社		
申请(专利权)人(译)	夏普株式会社		
当前申请(专利权)人(译)	夏普株式会社		
[标]发明人	鹭尾一 海濑泰佳 前田和宏 久保田靖		
发明人	鹭尾一 海濑泰佳 前田和宏 久保田靖		
IPC分类号	G02F1/133 G09G3/20 G09G3/36 G02F11/33		
CPC分类号	G09G3/3648 G09G3/3688 G09G2330/021 G09G2310/0248		
代理人(译)	孙敬国		
优先权	2001292262 2001-09-25 JP 2002202978 2002-07-11 JP		
其他公开文献	CN1265336C		
外部链接	Espacenet SIPO		

摘要(译)

在非扫描期间通过充电电路把数据信号线驱动电路(SD)的输出变成高阻抗进而变成浮动状态的数据信号线(S)的电位充电到该帧的数据信号的大致中间电位。从而在与数据信号线S的电位相对应的各图象电容的电位上不会产生非常大的偏差，这样可以抑制通过各象素的有源元件的漏电流的偏差。因此可以减少象素(PIX)的电位变动，提高上述非扫描期间的显示等级。即在有源矩阵式的液晶显示装置中，通过把在待机画面上的非扫描周期设定得比扫描周期充分的长而使帧频率降低，这样即可以降低电功率消耗，又能提高显示等级。

