

[19] 中华人民共和国国家知识产权局

[51] Int. Cl.
G02F 1/133 (2006.01)
G09G 3/36 (2006.01)



[12] 发明专利申请公布说明书

[21] 申请号 200710074025.6

[43] 公开日 2008 年 10 月 15 日

[11] 公开号 CN 101285949A

[22] 申请日 2007.4.13

[21] 申请号 200710074025.6

[71] 申请人 群康科技(深圳)有限公司

地址 518109 广东省深圳市宝安区龙华镇富
士康科技工业园 E 区 4 栋 1 层

共同申请人 群创光电股份有限公司

[72] 发明人 郑永强

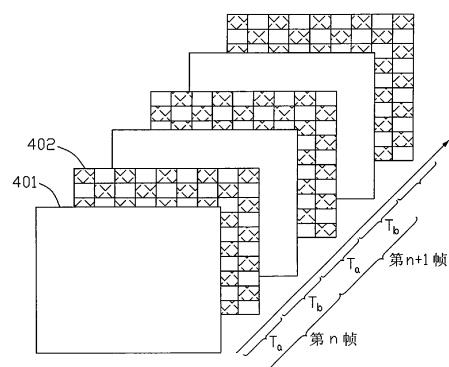
权利要求书 2 页 说明书 7 页 附图 5 页

[54] 发明名称

液晶显示装置驱动方法

[57] 摘要

本发明提供一种液晶显示装置驱动方法,应用该驱动方法的液晶显示装置包括一时序控制器,该时序控制器在任意连续二帧正常画面间产生一灰画面。



1.一种液晶显示装置驱动方法，应用该驱动方法的液晶显示装置包括一时序控制器，其特征在于：该时序控制器在任意连续二帧正常画面间产生一灰画面。

2.如权利要求1所述的液晶显示装置驱动方法，其特征在于：该液晶显示装置包括多个像素单元，在任意一帧，在显示灰画面时至少有部份像素单元改变灰阶。

3.如权利要求2所述的液晶显示装置驱动方法，其特征在于：在下一帧，在显示灰画面时上一帧显示灰画面时改变灰阶的像素单元保持原灰阶，上一帧显示灰画面时保持原灰阶的像素单元改变灰阶。

4.如权利要求3所述的液晶显示装置驱动方法，其特征在于：任意相邻四像素单元构成一显示单元，该显示单元是显示灰画面时的最小重复单元。

5.如权利要求4所述的液晶显示装置驱动方法，其特征在于：在任意一帧，在显示灰画面时每一显示单元中有一像素单元改变灰阶。

6.如权利要求5所述的液晶显示装置驱动方法，其特征在于：在任意一帧，在显示灰画面时每一显示单元中有一像素单元显示黑色。

7.如权利要求4所述的液晶显示装置驱动方法，其特征在于：在任意一帧，在显示灰画面时每一显示单元中有二像素单元改变灰阶。

8.如权利要求7所述的液晶显示装置驱动方法，其特征在于：在任意一帧，在显示灰画面时每一显示单元中有二像素单元显示黑色。

9.如权利要求4所述的液晶显示装置驱动方法，其特征在于：在任意一帧，在显示灰画面时每一显示单元中有三像素单元改变灰阶。

10.如权利要求9所述的液晶显示装置驱动方法,其特征在于:在任意一帧,在显示灰画面时每一显示单元中有三像素单元显示黑色。

液晶显示装置驱动方法

技术领域

本发明涉及一种液晶显示装置驱动方法。

背景技术

液晶显示装置因其具有重量轻、体积小及耗电少等优点，广泛应用于电视、笔记本、计算机、行动电话、个人数字助理等现代化信息设备。但是，液晶是具有黏滞性的物质，因而液晶显示装置的响应时间一般较长，且通常液晶显示装置采用稳态(Hold Type)的驱动方式，因此当其用于动态显示时，容易因为反应速度不足而造成拖影现象，影响动态影像品质。

一种用于解决液晶显示装置动态显示时拖影现象的方法称为插黑技术(Black Frame Insertion Technology)，其是在相邻帧与帧之间插入一帧黑画面，使帧与帧的灰阶变化更加明显，由此减少液晶显示装置的响应时间，提高其在动态画面显示时的显示效果。

请参阅图1，其是一种现有技术采用插黑技术的液晶显示装置的结构示意图。该液晶显示装置100包括多条平行设置的扫描线110、多条与该扫描线110垂直设置的数据线120、多条由该扫描线110及该数据线120分隔界定且呈矩阵分布的子像素单元130、一与该扫描线110相连接的扫描驱动器102及一与该资料线120相连接的资料驱动器103。

在一子像素单元130中，设置有一作为信号切换开关的薄膜晶体管131、一像素电极132、一与该像素电极132相对设置的公共电极134及一设置于该像素电极132及该公共电极134间的液晶层(图未示)。该薄膜晶体管131的栅极、源极

及漏极分别连接至其对应的扫描线110、数据线120及像素电极132。该像素电极132、该液晶层及该公共电极134形成一液晶电容133。同一行三连续子像素单元130构成一像素单元(未标示),该三连续子像素单元130分别对应显示红、绿及蓝色,通过控制每一子像素单元130所加载的灰阶电压信号的大小,可以使该像素单元显示任何颜色。

请一并参阅图2、图3,图2是图1所示液晶显示装置的扫描信号波形图。图3是图1所示液晶显示装置显示画面的示意图。该液晶显示装置100一帧的时间被分为相等的第一时段T1及第二时段T2。

在该第一时段T1中,该扫描驱动器102产生多条扫描脉冲信号150,并依次施加至每一扫描线110。该扫描脉冲信号150作用期间,与该扫描线110相连接的一行薄膜晶体管131导通。同时该资料驱动器103通过该资料线120将资料信号施加至对应的薄膜晶体管131的源极,并通过该薄膜晶体管131的漏极传送至该像素电极132。此时段该子像素单元130所接收的资料信号为正常显示画面的灰阶电压信号,即该液晶显示装置显示正常画面201。

在该第二时段T2中,该扫描驱动器102连续产生多条扫描脉冲信号160,并依次施加至每一扫描线110。该扫描脉冲信号160作用期间,与该扫描线110相连接的一行薄膜晶体管131导通。同时该资料驱动器103通过该资料线120将资料信号施加至对应的薄膜晶体管131的源极,并通过该薄膜晶体管131的漏极传送至该像素电极132。此时段该子像素单元130所接收的资料信号是与该公共电极134电位相同的灰阶电压信号,即该液晶显示装置显示黑画面202。

该液晶显示装置100在下一帧重复上述工作状态。

该液晶显示装置100由此实现在一帧中,第一时段T1显示正常画面201,第二时段T2显示一黑画面202,该黑画面202使得该像素单元130在帧与帧之间灰阶电压变化明显,由此

实现在进行动态显示时不会产生拖影现象。

然，该黑画面202的亮度值最小，故该液晶显示装置100采用该插黑技术进行显示时，会严重的降低画面亮度，从而影响显示效果。

发明内容

为了解决现有技术中液晶显示装置采用插黑技术进行显示时画面亮度降低的问题，本发明提供一种能解决液晶显示装置动态显示时拖影现象且能减小画面亮度损失的驱动方法。

一种液晶显示装置驱动方法，应用该驱动方法的液晶显示装置包括一时序控制器，该时序控制器在任意连续二帧正常画面间产生一灰画面。

与现有技术相比，本发明液晶显示装置驱动方法在显示正常画面之间插入灰画面，使帧与帧之间灰阶变化更加明显，由此减少液晶显示装置的响应时间，从而有效解决了液晶显示装置动态显示时的拖影现象。与插黑技术相比，该灰画面的亮度高于黑画面，从而有效减小了画面亮度损失。

附图说明

图1是一种现有技术采用插黑技术的液晶显示装置的结构示意图。

图2是图1所示液晶显示装置的扫描信号波形图。

图3是图1所示液晶显示装置显示画面的示意图。

图4是本发明液晶显示装置一种较佳实施方式的结构示意图。

图5是图4所示液晶显示装置的驱动波形图。

图6是图4所示液晶显示装置显示画面的示意图。

图7是第一种灰画面的示意图。

图8是第二种灰画面的示意图。

图9是第三种灰画面的示意图。

具体实施方式

请参阅图4，其是本发明液晶显示装置一种较佳实施方式的结构示意图。该液晶显示装置300包括多条平行设置的扫描线310、多条与该扫描线310垂直设置的数据线320、多条由该扫描线310及该数据线320分隔界定且呈矩阵分布的子像素单元330、一与该扫描线310相连接的扫描驱动器302、一与该资料线320相连接的资料驱动器303、一与该扫描驱动器302及该资料驱动器303相连接的时序控制器304。

在一子像素单元330中，设置有一作为信号切换开关的薄膜晶体管331、一像素电极332、一与该像素电极332相对设置的公共电极334及一设置于该像素电极332及该公共电极334间的液晶层(图未示)。该薄膜晶体管331的栅极、源极及漏极分别连接至其对应的扫描线310、数据线320及像素电极332。该像素电极332、该液晶层及该公共电极334形成一液晶电容333。同一行三连续子像素单元330构成一像素单元(未标示)，该三连续子像素单元330分别对应显示红、绿及蓝色，通过控制每一子像素单元330所加载的灰阶电压信号的大小，可以使该像素单元显示任何颜色。

该时序控制器304产生时序信号，并分别施加至该扫描驱动器302及该资料驱动器303。该扫描驱动器302具有移位功能，其对该时序控制器304发出的时序信号进行移位处理，由此产生多条扫描脉冲信号并依次施加至对应的扫描线310。该资料驱动器303根据该时序控制器304发出的时序信号，通过该资料线320将资料信号施加至对应的子像素单元330。

请一并参阅图5、图6，图5是图4所示液晶显示装置的驱动波形图。图6是图4所示液晶显示装置显示画面的示意图。该液晶显示装置300完整显示一帧的时间被分为相等的第一

时段Ta及第二时段Tb。

在该第一时段Ta中，该扫描驱动器302产生多条扫描脉冲信号350，并依次施加至每一扫描线310。该扫描脉冲信号350作用期间，与该扫描线310相连接的一行薄膜晶体管331导通。同时该资料驱动器303通过该资料线320将资料信号施加至对应的薄膜晶体管331的源极，并通过该薄膜晶体管331的漏极传送至该像素电极332。此时段该子像素单元330所接收的资料信号为正常显示画面的灰阶电压信号，即该液晶显示装置显示正常画面401。

在该第二时段Tb中，该时序控制器304控制该扫描驱动器302连续产生多条扫描脉冲信号360，并依次施加至每一扫描线310。该扫描脉冲信号360作用期间，与该扫描线310相连接的一行薄膜晶体管331导通。该时序控制器304同时向该资料驱动器303传输灰画面402资料信号并通过该资料线320将该信号施加至对应的薄膜晶体管331的源极，并通过该薄膜晶体管331的漏极传送至该像素电极332。此时段该液晶显示装置300显示灰画面402。该液晶显示装置300在下一帧重复上述工作状态。

该灰画面402的亮度大于现有技术中黑画面202的亮度。该灰画面402有多种形式，现给出其中的三种形式，分别如图7、图8及图9所示。该灰画面402以四帧为一个周期，对于图7，在第n帧，所有奇数行与所有奇数列相交处的像素单元显示黑色，其它像素单元保持原灰阶；在第n+1帧，所有奇数行与所有偶数列相交处的像素单元显示黑色，其它像素单元保持原灰阶；在第n+2帧，所有偶数行与所有偶数列相交处的像素单元显示黑色，其它像素单元保持原灰阶；在第n+3帧，所有偶数行与所有奇数列相交处的像素单元显示黑色，其它像素单元保持原灰阶；以后各帧重复上述规律。

对于图8，在第n帧，所有奇数行与所有奇数列相交处的像素单元及所有偶数行与所有偶数列相交处的像素单元显

示黑色，其它像素单元保持原灰阶；在第 $n+1$ 帧，所有奇数行与所有偶数列相交处的像素单元及所有偶数行与所有奇数列相交处的像素单元显示黑色，其它像素单元保持原灰阶；在第 $n+2$ 帧，所有奇数行与所有奇数列相交处的像素单元及所有偶数行与所有偶数列相交处的像素单元显示黑色，其它像素单元保持原灰阶；在第 $n+3$ 帧，所有奇数行与所有偶数列相交处的像素单元及所有偶数行与所有奇数列相交处的像素单元显示黑色，其它像素单元保持原灰阶；以后各帧重复上述规律。

对于图9，在第 n 帧，所有奇数行与所有偶数列相交处的像素单元及所有偶数行的像素单元显示黑色，其它像素单元保持原灰阶；在第 $n+1$ 帧，所有奇数行与所有奇数列相交处的像素单元及所有偶数行的像素单元显示黑色，其它像素单元保持原灰阶；在第 $n+2$ 帧，所有奇数行的像素单元及所有偶数行与所有奇数列相交处的像素单元显示黑色，其它像素单元保持原灰阶；在第 $n+3$ 帧，所有奇数行的像素单元及所有偶数行与所有偶数列相交处的像素单元显示黑色，其它像素单元保持原灰阶；以后各帧重复上述规律。

上述显示黑色的像素单元也可以显示除黑色与原画面颜色的外的其它灰阶。

综上可总结出如下规律：任意相邻四像素单元构成一显示单元，该显示单元是显示灰画面时的最小重复单元。在任意一帧，在显示灰画面时部份像素单元改变灰阶，其它像素单元保持原灰阶；在下一帧，在显示灰画面时上一帧显示灰画面时改变灰阶的像素单元保持原灰阶，上一帧显示灰画面时保持原灰阶的像素单元改变灰阶。

与现有技术相比，本发明液晶显示装置驱动方法在显示正常画面之间插入灰画面，该灰画面以四帧为一个周期，对于人眼而言，每个周期内的四灰画面在时间上抖动混合(Dithering)成一黑画面，但亮度原高于现有技术中的黑画面。

因此，帧与帧的灰阶变化更加明显，由此减少液晶显示装置的响应时间，从而有效解决了液晶显示装置动态显示时的拖影现象。又该灰画面的亮度远高于现有技术中的黑画面，从而有效减小了画面亮度损失。

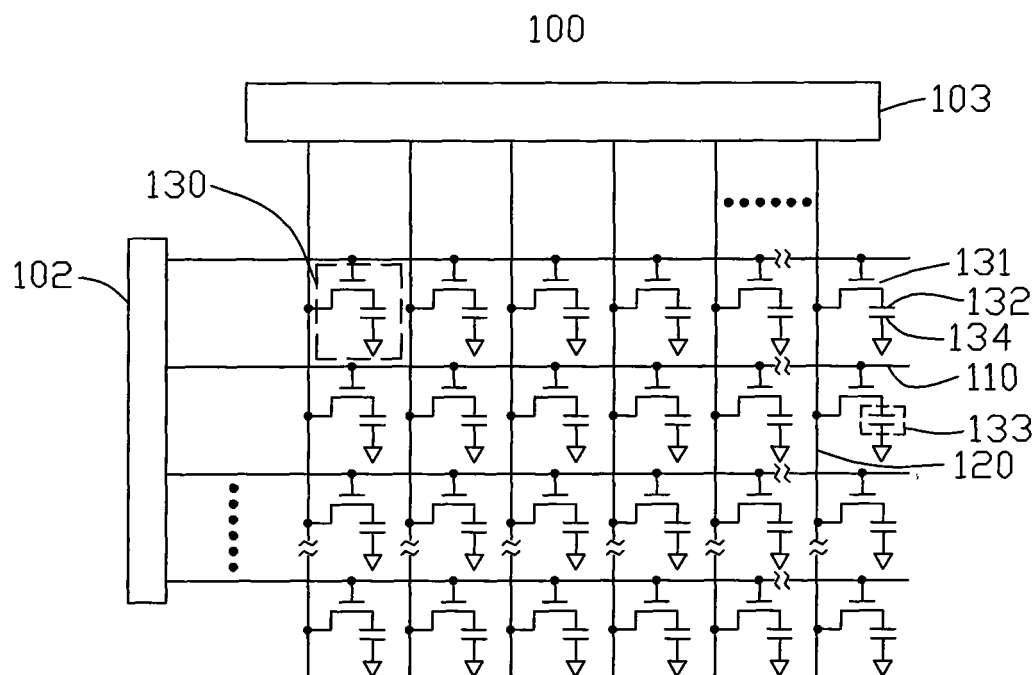
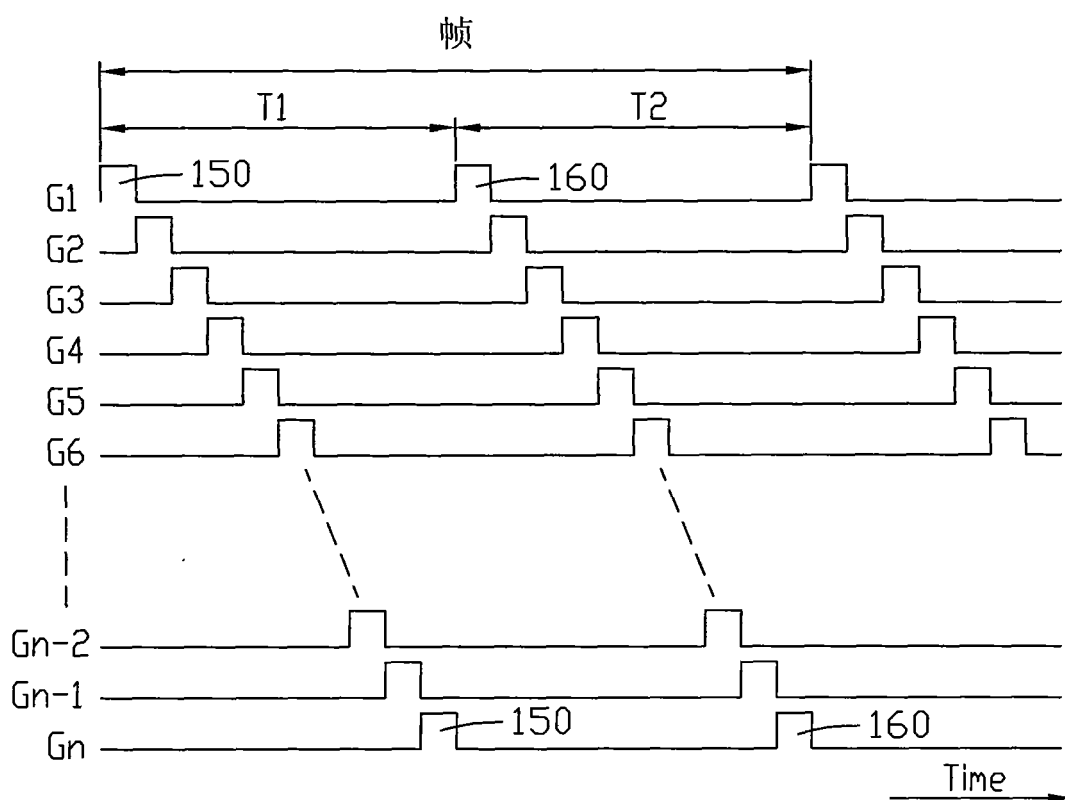


图 1



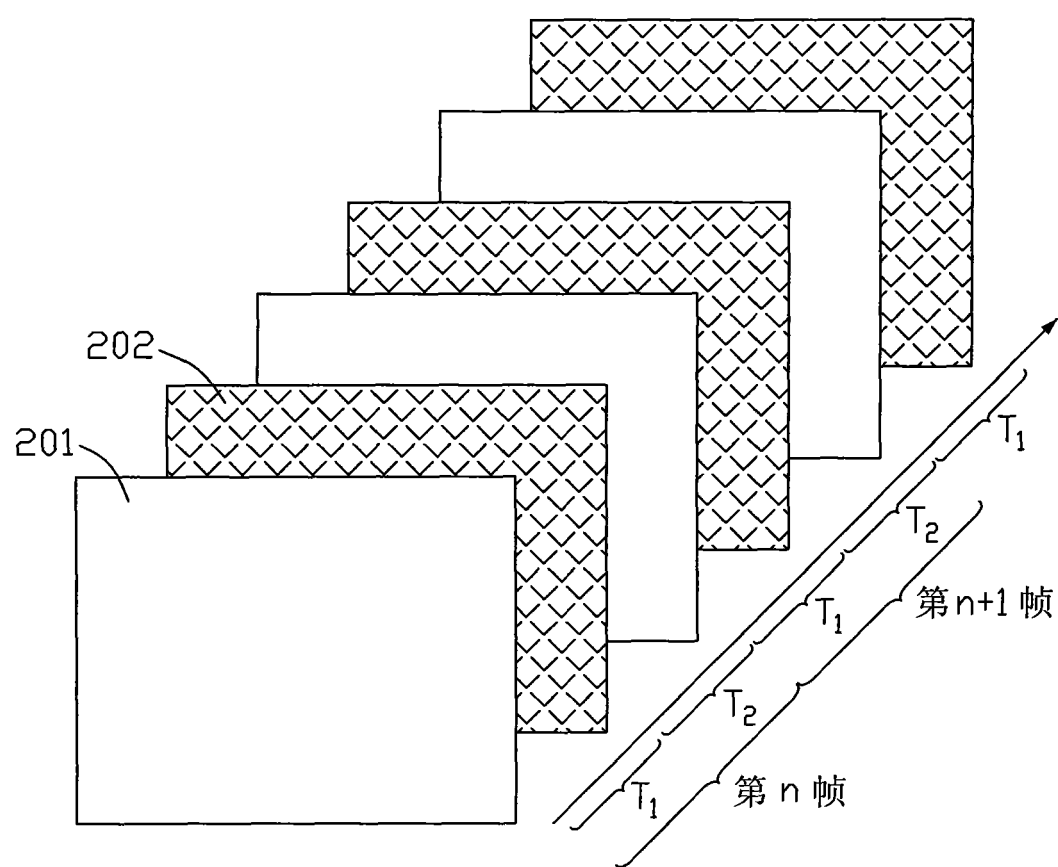


图 3

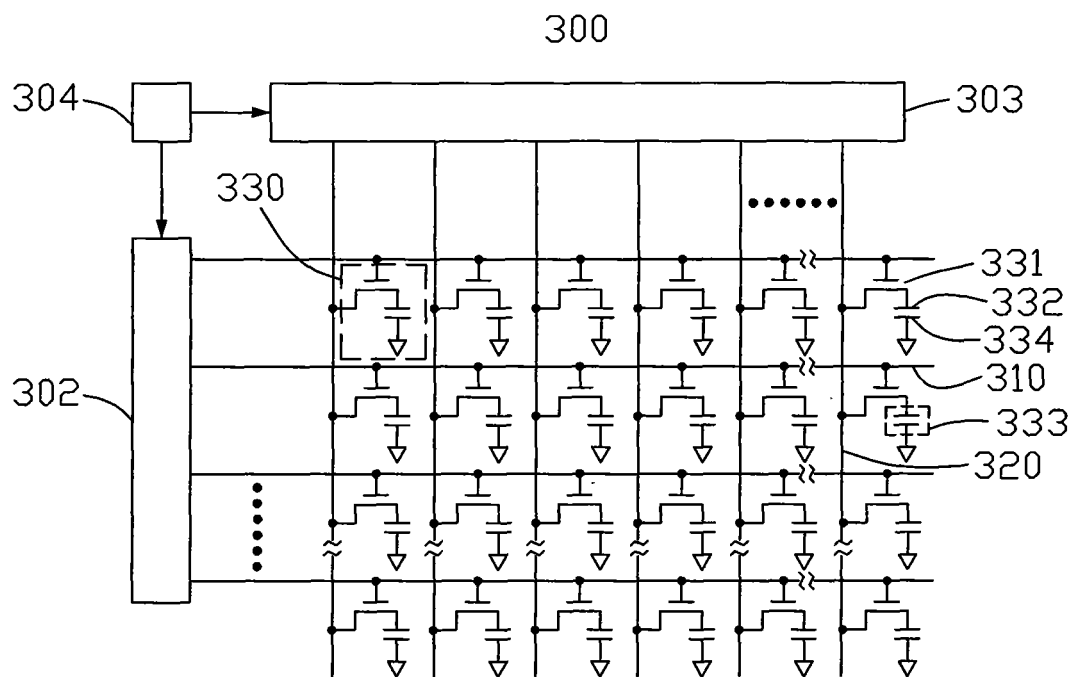


图 4

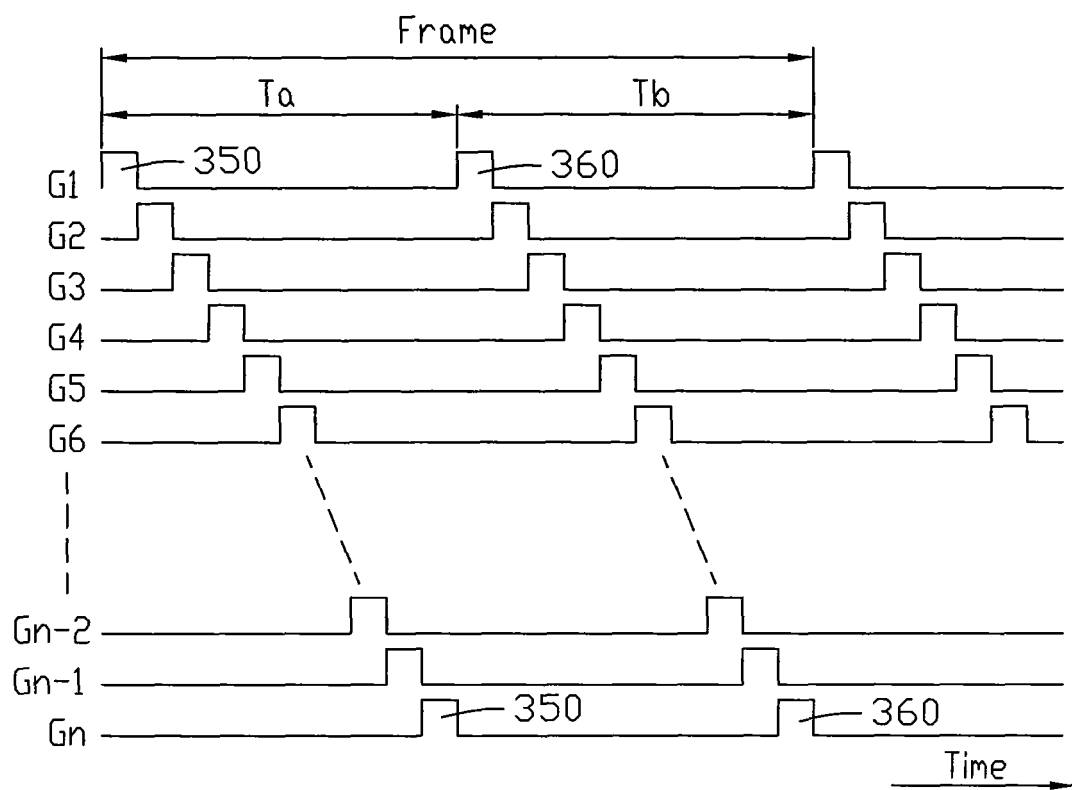
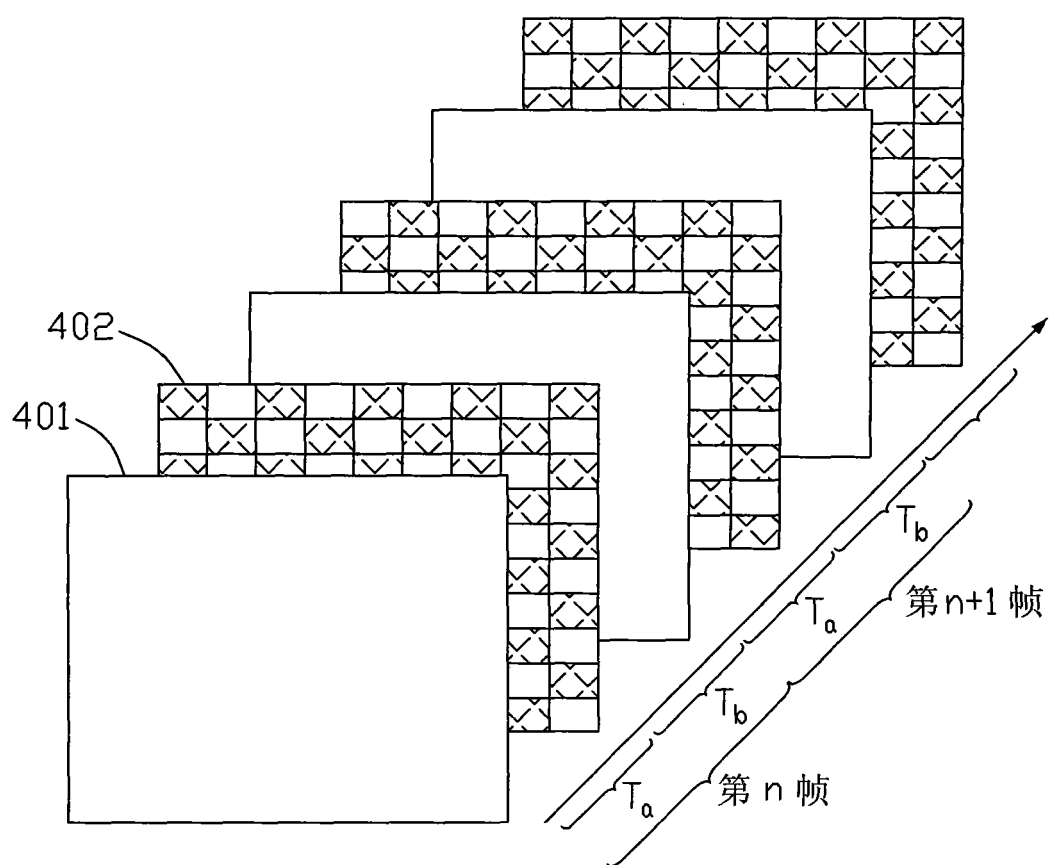


图 5


6

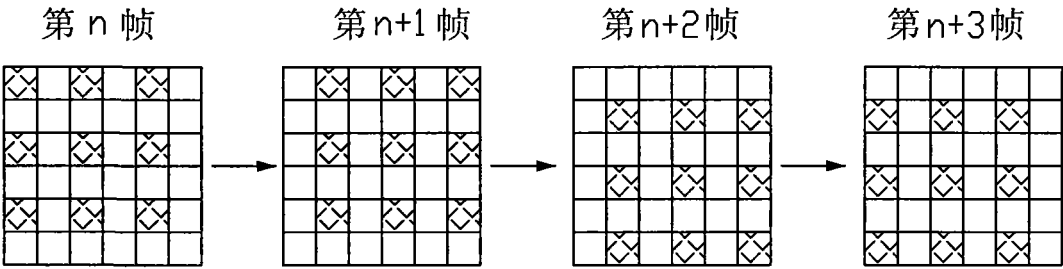


图 7

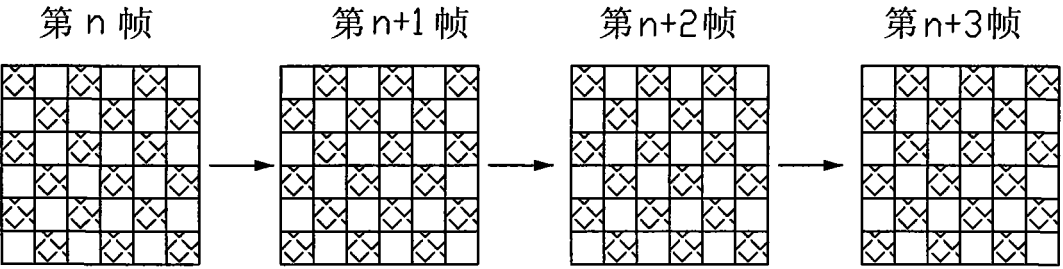


图 8

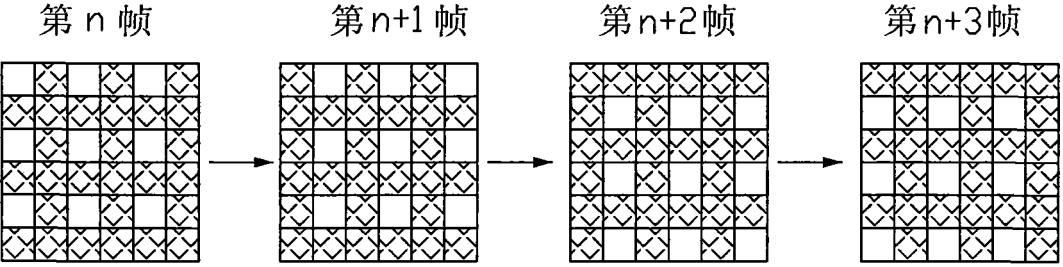


图 9

专利名称(译)	液晶显示装置驱动方法		
公开(公告)号	CN101285949A	公开(公告)日	2008-10-15
申请号	CN200710074025.6	申请日	2007-04-13
[标]申请(专利权)人(译)	群康科技(深圳)有限公司 群创光电股份有限公司		
申请(专利权)人(译)	群康科技(深圳)有限公司 群创光电股份有限公司		
当前申请(专利权)人(译)	群康科技(深圳)有限公司 群创光电股份有限公司		
[标]发明人	郑永强		
发明人	郑永强		
IPC分类号	G02F1/133 G09G3/36		
CPC分类号	G09G3/3648 G09G3/2025 G09G3/2055 G09G2310/061 G09G2320/0261		
其他公开文献	CN101285949B		
外部链接	Espacenet SIPO		

摘要(译)

本发明提供一种液晶显示装置驱动方法，应用该驱动方法的液晶显示装置包括一时序控制器，该时序控制器在任意连续二帧正常画面间产生一灰画面。

