



(12)发明专利

(10)授权公告号 CN 104409061 B

(45)授权公告日 2017. 11. 17

(21)申请号 201410725053.X

(22)申请日 2010.09.01

(65)同一申请的已公布的文献号  
申请公布号 CN 104409061 A

(43)申请公布日 2015.03.11

(30)优先权数据  
2009-201340 2009.09.01 JP

(62)分案原申请数据  
201010274255.9 2010.09.01

(73)专利权人 精工爱普生株式会社  
地址 日本东京都

(72)发明人 饭坂英仁 保坂宏行

(74)专利代理机构 北京市中咨律师事务所  
11247

代理人 刘薇 陈海红

(51)Int.Cl.  
G09G 3/36(2006.01)

(56)对比文件  
US 2005/0184980 A1, 2005.08.25, 全文.  
US 2007/0063947 A1, 2007.03.22, 全文.

审查员 房元锋

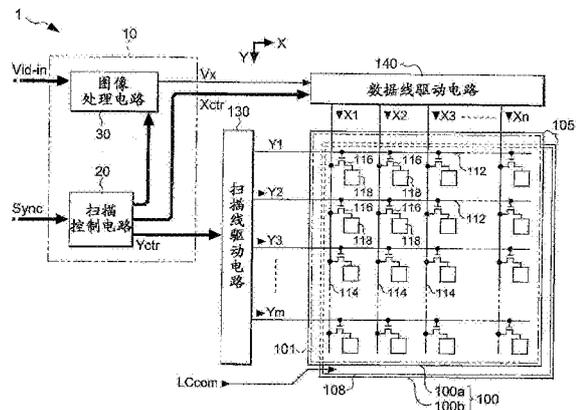
权利要求书2页 说明书15页 附图19页

(54)发明名称

图像处理电路、其处理方法、液晶显示装置以及电子设备

(57)摘要

本发明涉及图像处理电路及其处理方法、液晶显示装置以及电子设备,能够抑制显示品质由于横电场的影响而导致的降低。液晶面板(100)具有通过在元件基板(100a)上设置的像素电极(118)和在对置基板(100b)上设置的共用电极(108)夹持液晶(105)的液晶元件。图像处理电路(30)在常黑模式中检测与以图像信号(Vid-in)指定的灰度等级对应的液晶元件的施加电压低于电压Vth1的暗像素和该施加电压是电压Vth2以上的亮像素的边界,将与用当前帧检测的边界中从用在当前帧之前的一帧检测的边界变化的部分相邻的暗像素的施加电压从与以当前帧的图像信号指定的灰度等级对应的施加电压替换成电压Vth1以上且低于电压Vth2的电压Vc1。



1. 一种图像处理装置,其在包括多个像素的液晶装置中使用,并对于每个帧处理对在上述多个像素的各个像素中显示的灰度等级进行控制的信号,其特征在于,

上述图像处理装置对于当前帧中的与显示比第2灰度等级高的灰度等级的像素相邻的显示比第1灰度等级低的灰度等级的像素,当在前一帧中不与显示比第2灰度等级高的灰度等级的像素相邻时,进行修正以显示上述第1灰度等级以上且低于上述第2灰度等级的第3灰度等级,并当在前一帧中与显示比第2灰度等级高的灰度等级的像素相邻时,不进行上述修正。

2. 根据权利要求1所述的图像处理装置,其特征在于,上述图像处理装置对于当前帧中的与显示比第1灰度等级低的灰度等级的像素相邻的显示比第2灰度等级高的灰度等级的像素,当在前一帧中不与显示比第1灰度等级低的灰度等级的像素相邻时,进行修正以显示上述第2灰度等级以下且比上述第3灰度等级大的第4灰度等级,并当在前一帧中与显示比第1灰度等级低的灰度等级的像素相邻时,不进行上述修正。

3. 一种图像处理装置,其在包括多个像素的液晶装置中使用,并对于每个帧处理对在上述多个像素的各个像素中显示的灰度等级进行控制的信号,其特征在于,

上述图像处理装置对于当前帧中的与显示比第1灰度等级低的灰度等级的像素相邻的显示比第2灰度等级高的灰度等级的像素,当在前一帧中不与显示比第1灰度等级低的灰度等级的像素相邻时,进行修正以显示上述第2灰度等级以下且高于上述第1灰度等级的第4灰度等级,并当在前一帧中与显示比第1灰度等级低的灰度等级的像素相邻时,不进行上述修正。

4. 一种图像处理装置,其在包括多个像素的液晶装置中使用,并对于每个帧处理对在上述多个像素的各个像素中显示的灰度等级进行控制的信号,其特征在于,

上述图像处理装置对于当前帧中的与显示比第2灰度等级高的灰度等级的像素相邻的显示比第1灰度等级低的灰度等级的像素,当在前一帧中不与显示比第2灰度等级高的灰度等级的像素相邻时,进行修正以显示上述第1灰度等级以上且低于上述第2灰度等级的第3灰度等级,并当在前一帧中与显示比第2灰度等级高的灰度等级的像素相邻时,不进行上述修正。

5. 一种图像处理装置,其在包括多个像素的液晶装置中使用,并对于每个帧处理对向上述多个像素的各个像素施加的电压进行控制的信号,其特征在于,

上述图像处理装置对于当前帧中的与施加比第2电压高的电压的像素相邻的施加比第1电压低的电压的像素,当在前一帧中不与施加比第2电压高的电压的像素相邻时,进行修正以施加上述第1电压以上且低于上述第2电压的第3电压,并当在前一帧中与施加比第2电压高的电压的像素相邻时,不进行上述修正。

6. 根据权利要求5所述的图像处理装置,其特征在于,上述图像处理装置对于当前帧中的与施加比第1电压低的电压的像素相邻的施加比第2电压高的电压的像素,当在前一帧中不与施加比第1电压低的电压的像素相邻时,进行修正以施加上述第2电压以下且比上述第3电压大的第4电压,并当在前一帧中与施加比第1电压低的电压的像素相邻时,不进行上述修正。

7. 一种图像处理装置,其在包括多个像素的液晶装置中使用,并对于每个帧处理对向上述多个像素的各个像素施加的电压进行控制的信号,其特征在于,

上述图像处理装置对于当前帧中的与施加比第1电压低的电压的像素相邻的施加比第2电压高的电压的像素,当在前一帧中不与施加比第1电压低的电压的像素相邻时,进行修正以施加上述第2电压以下且高于上述第1电压的第4电压,并当在前一帧中与施加比第1电压低的电压的像素相邻时,不进行上述修正。

8. 一种图像处理方法,其在包括多个像素的液晶装置中使用,并对于每个帧处理对向上述多个像素的各个像素施加的电压进行控制的信号,其特征在于,

上述图像处理方法对于当前帧中的与施加比第2电压高的电压的像素相邻的施加比第1电压低的电压的像素,当在前一帧中不与施加比第2电压高的电压的像素相邻时,进行修正以施加上述第1电压以上且低于上述第2电压的第3电压,并当在前一帧中与施加比第2电压高的电压的像素相邻时,不进行上述修正。

9. 一种液晶显示装置,其特征在于,包括权利要求1、2、3、5、6、7的任意之一所述的图像处理装置。

10. 一种电子设备,其特征在于,具有权利要求9所述的液晶显示装置。

## 图像处理电路、其处理方法、液晶显示装置以及电子设备

[0001] 本申请是申请号为201010274255.9的中国专利申请“图像处理电路、其处理方法、液晶显示装置以及电子设备”(申请日为2010年9月1日)的分案申请。

### 技术领域

[0002] 本发明涉及降低液晶面板的显示上的缺陷的技术。

### 背景技术

[0003] 液晶面板是通过保持一定间隙的一对基板夹持液晶的构成。

[0004] 详细地,液晶面板被构成为以在一个基板中对于每个像素将像素电极排列成矩阵状而在另一个基板上共用电极对于各像素共通的方式设置,并用像素电极和共用电极夹持液晶。在像素电极和共用电极之间,如果施加并保持与灰度等级相应的电压,则对每个像素规定液晶的取向状态,这样,透过率或者反射率得到控制。因此,在上述构成中,可以说在作用于液晶分子的电场之中,只有从像素电极向着共用电极的方向(或者其相反方向)即相对基板面垂直方向(纵方向)的成分有助于显示控制。

[0005] 但是,近年来为了小型化、高精细化,当像素间距变窄时,产生在相互相邻的像素电极之间产生的电场,即相对基板面平行方向(横方向)的电场,其影响越来越不能忽视。例如,对于如VA(垂直排列)方式或TN(扭曲向列)方式等适合通过纵方向的电场驱动的液晶,如果施加横电场,则产生液晶的取向不良(反向倾斜畴)发生、显示上的缺陷出现的问题。

[0006] 为了降低该反向倾斜畴的影响,提出了与像素电极相符地规定遮光层(开口部)的形状等改进液晶面板的构造的技术(例如参照专利文献1),和当根据图像信号计算的平均亮度值在阈值以下时,判断为反向倾斜畴发生,并除去设定值以上的图像信号的技术(例如参照专利文献2)等。

[0007] [专利文献1]特开平6-34965号公报(图1)

[0008] [专利文献2]特开2009-69608号公报(图2)

[0009] 但是,在通过液晶面板的构造降低反向倾斜畴的技术中,存在开口率容易降低、此外不改进构造就不能适用于已制成的液晶面板的缺点。另一方面,在除去设定值以上的图像信号的技术中,还存在所显示的图像的明亮受到设定值限制的缺点。

### 发明内容

[0010] 本发明正是鉴于上述问题而提出的,其目的之一是提供一种消除这些缺点并降低反向倾斜畴的技术。

[0011] 为了实现上述目的,本发明所述的图像处理电路是根据图像信号指定对各像素的液晶元件施加的施加电压的图像处理电路,其特征在于,包括:第1边界检测部,其通过解析当前帧的图像信号,并根据该图像信号检测最大灰度附近的施加电压被施加的像素和最小灰度附近的施加电压被施加的像素的边界;第2边界检测部,其通过解析在当前帧之前的帧的图像信号,并根据该图像信号检测最大灰度附近的施加电压被施加的像素和最小灰度附

近的施加电压被施加的像素的边界;修正部,其在与上述第1边界检测部所检测的边界之中从上述第2边界检测部所检测的边界变化的部分相邻的像素的上述图像信号所指定的上述施加电压是比对上述液晶分子给与初始倾斜角的程度的电压低的电压时,将上述施加电压修正为对上述液晶分子给与初始倾斜角的程度的电压。

[0012] 如果采用本发明,则由于不需要改变液晶面板100的构造,因此不会引起开口率的降低。此外,不改进构造也可以适用于已经制成的液晶面板。进一步地,由于在与边界相邻的像素之中,将上述施加电压修正为对上述液晶分子给与初始倾斜角的程度的电压,因此,所显示的图像的明亮也不会受到设定值限制。

[0013] 此外,本发明所述的图像处理电路是根据图像信号指定对各像素的液晶元件施加的施加电压的图像处理电路,其特征在于,包括:第1边界检测部,其通过解析当前帧的图像信号,检测以该图像信号指定的施加电压低于第1电压的第1像素和上述施加电压是比上述第1电压大的第2电压以上的第2像素的边界;第2边界检测部,其通过解析在当前帧之前的帧的图像信号,检测上述第1像素和上述第2像素的边界;修正部,其将与上述第1边界检测部所检测的边界之中从上述第2边界检测部所检测的边界变化的部分相邻的第1像素所对应的液晶元件的施加电压从以上述当前帧的图像信号指定的施加电压修正为上述第1电压以上且低于上述第2电压的第3电压。

[0014] 如果采用本发明,则由于不需要改变液晶板100的构造,因此,不会引起开口率的降低,此外,不改进构造也能够适用于已经制成的液晶面板。进一步地,由于在与边界相邻的像素之中,将与第1像素对应的液晶元件的施加电压从与以图像信号指定的灰度等级对应的值修正为第3电压,因此,所显示的图像的明亮也不会受到设定值限制。

[0015] 在本发明中,可以构成为:上述修正部将与上述第1边界检测部所检测的边界之中从上述第2边界检测部所检测的边界变化的部分相邻的第2像素所对应的液晶元件的施加电压修正为比上述第3电压高且低于上述第2电压的第4电压。通过这样的构成,能够防止被用户看到的图像的轮廓从以图像信号规定的图像的信息偏移。

[0016] 此外,优选地,上述修正部将与上述第1边界检测部所检测的边界之中从上述第2边界检测部所检测的边界变化的部分不相邻的像素所对应的液晶元件的施加电压设置为以上述当前帧的图像信号指定的施加电压。

[0017] 本发明所述的图像处理电路是在对每个像素输入指定液晶元件的施加电压的图像信号的同时根据所处理的图像信号分别规定上述液晶元件的施加电压的图像处理电路,其特征在于,包括:边界检测部,其通过解析当前帧的图像信号,检测以该图像信号指定的施加电压低于第1电压的第1像素和上述施加电压是比上述第1电压大的第2电压以上的第2像素的边界;修正部,其将与所检测的边界相邻的第2像素所对应的液晶元件的施加电压修正为从以上述当前帧的图像信号指定的施加电压开始降低。如果采用该构成,则第1像素和第2像素上产生的横电场变小。

[0018] 另外,本发明除了图像处理电路以外,还可以作为图像处理方法、液晶显示装置以及包含该液晶显示装置的电子设备。

## 附图说明

[0019] 图1是示出适用了根据第1实施方式的图像处理电路的液晶显示装置的图。

- [0020] 图2是示出同一个液晶显示装置的液晶元件的等价电路的图。
- [0021] 图3是示出同一个图像处理电路的构成的图。
- [0022] 图4是示出同一个液晶显示装置的显示特性的图。
- [0023] 图5是示出同一个液晶显示装置的显示动作的图。
- [0024] 图6是同一个图像处理电路的修正处理(1个像素)的内容的图。
- [0025] 图7是示出同一个修正处理(1个像素)所导致的横电场的降低的图。
- [0026] 图8是示出同一个修正处理(1个像素)所导致的横电场的降低的图。
- [0027] 图9是示出同一个修正处理(1个像素)所导致的横电场的降低的图。
- [0028] 图10是示出第1实施方式的另一个图像处理电路的构成的图。
- [0029] 图11是示出同一个液晶显示装置的修正处理(2个像素)的内容的图。
- [0030] 图12是示出同一个修正处理(2个像素)所导致的横电场的降低的图。
- [0031] 图13是示出第1实施方式的再一个修正处理的内容的图。
- [0032] 图14是示出根据第2实施方式的图像处理电路的构成的图。
- [0033] 图15是示出同一个图像处理电路的修正处理的内容的图。
- [0034] 图16是示出同一个图像处理电路的修正处理的内容的图。
- [0035] 图17是示出第2实施方式的另一个图像处理电路的构成的图。
- [0036] 图18是示出适用了根据实施方式的液晶显示装置的投影机的图。
- [0037] 图19是示出由于横电场的影响而导致的显示上的缺陷的一个例子的图。
- [0038] 符号说明
- [0039] 1:液晶显示装置;30:图像处理电路;100:液晶面板;100a:元件基板;100b:对置基板;105:液晶;108:共用电极;118:像素电极;120:液晶元件;302:边界检测部;310:判别部;306:边界检测部;308:保存部;314:选择器;316:D/A变换器;2100:投影机。

## 具体实施方式

### [0040] 〈第1实施方式〉

[0041] 以下,参照附图对本发明的实施方式进行说明。

[0042] 图1是示出适用了根据本实施方式的图像处理电路的液晶显示装置的整体构成的方框图。

[0043] 如该图所示,液晶显示装置1包括控制电路10、液晶面板100、扫描线驱动电路130和数据线驱动电路140。

[0044] 其中,图像信号Vid-in从上位装置与同步信号Sync同步地提供给控制电路10。图像信号Vid-in是分别指定液晶面板100的各像素的灰度等级的数字数据,并根据在同步信号Sync中包含的垂直扫描信号、水平扫描信号以及点时钟(都省略图示)按照扫描的顺序提供。

[0045] 另外,虽然图像信号Vid-in指定灰度等级,但由于根据灰度等级确定液晶元件的施加电压,因此,对于图像信号Vid-in指定液晶元件的施加电压不会有影响。

[0046] 控制电路10由扫描控制电路20和图像处理电路30构成,其中,扫描控制电路20生成各种控制信号,并与同步信号Sync同步地控制各部。图像处理电路30处理数字图像信号Vid-in,并输出模拟数据信号Vx,其详细内容在后面说明。

[0047] 液晶面板100被构成为元件基板(第1基板)100a和对置基板(第2基板)100b保持一定间隙进行粘合,同时在该间隙中夹持以纵向电场驱动的液晶105。

[0048] 在元件基板100a中与对置基板100b的相对面上,在图中沿着X(横)方向设置有多个m行的扫描线112,另一方面沿着Y(纵)方向并且以与各扫描线112相互保持电绝缘的方式设置有多个n列的数据线114。

[0049] 另外,在本实施方式中,为了区别扫描线112,有时在图中从上开始顺序地标第1、2、3、 $\dots$ 、(m-1)、m行。同样,为了区别数据线114,有时在图中从左开始顺序地标第1、2、3、 $\dots$ 、(n-1)、n列。

[0050] 在元件基板100a中,进一步地,与扫描线112和数据线114的交叉的每一个对应地设置有n沟道型的TFT 116和呈矩形形状的具有透明性的像素电极118的组。TFT 116的栅极电极与扫描线112连接,源极电极与数据线114连接,漏极电极与像素电极118连接。

[0051] 另一方面,在对置基板100b中与元件基板100a的相对面上,整体地设置有具有透明性的共用电极108。对共用电极108通过图示省略的电路施加电压LCcom。

[0052] 另外,在图1中,由于元件基板100a的相对面是纸面背面,因此,对于在该相对面上设置的扫描线112、数据线114、TFT116以及像素电极118,应当用虚线表示,但由于难以看见,因此,分别以实线表示。

[0053] 液晶面板100的等效电路如图2所示,它被构成为与扫描线112和数据线114的交叉对应地排列由像素电极118和共用电极108夹持液晶105的液晶元件120。

[0054] 此外,在图1中虽然省略,但在液晶面板100的等效电路中,实际上如图2所示,相对液晶元件120并排地设置有辅助电容(存储电容)125。该辅助电容125一端与像素电极118连接,另一端与电容线115共同连接。电容线115在时间上保持在一定的电压上。

[0055] 在此,如果扫描线112变成高(H)电平,则栅极电极连接到该扫描线的TFT 116变为导通(ON),像素电极118与数据线114连接。因此,当扫描线112是高电平时,如果向数据线114提供与灰度相应的电压的数据信号,则该数据信号经由导通的TFT 116向像素电极118施加。如果扫描线112变成低(L)电平,则TFT 116截止(OFF),但向像素电极施加的电压通过液晶元件120的电容性和辅助电容125保持。

[0056] 在液晶元件120中,根据通过像素电极118和共用电极108生成的电场,液晶105的分子取向状态改变。因此,液晶元件120如果是透过型的,则变成与施加/保持电压相应的透过率。

[0057] 在液晶面板100中,由于透过率对于每个液晶元件120改变,因此,液晶元件120相当于像素。然后,该像素的排列区域变成显示区域101。另外,在本实施方式中,将液晶105设为VA方式,并将液晶元件120设为在无电压施加时成为黑状态的常黑模式。

[0058] 扫描线驱动电路130根据扫描控制电路20的控制信号Yctr,向第1、2、3、 $\dots$ 、m行的扫描线112提供扫描信号Y1、Y2、Y3、 $\dots$ 、Ym。详细地,扫描线驱动电路130如图5(a)所示,在整个帧上以第1、2、3、 $\dots$ 、(m-1)、m行的顺序选择扫描线112,同时将用于所选择的扫描线的扫描信号设为选择电压VH(高电平),将用于其它扫描线的扫描信号设为非选择电压VL(低电平)。

[0059] 另外,所谓帧是指通过驱动液晶面板100而显示图像的1个彗形像差(coma)量所需要的期间,如果在同步信号Sync中包含的垂直扫描信号的频率是60Hz,则帧是其倒数,即

16.7毫秒。

[0060] 数据线驱动电路140将从图像处理电路30提供的数据信号 $V_x$ 按照扫描控制电路20所提供的控制信号 $X_{ctr}$ 在第1~n列的数据线114上被采样为数据信号 $X_1 \sim X_n$ 。

[0061] 另外,在本说明中对于电压,除了液晶元件120的施加电压之外,只要没有特别说明,就将省略图示的接地电位设为电压零的基准。液晶元件120的施加电压是共用电极108的电压 $LC_{com}$ 和像素电极118的电位差,用于与其它电压进行区别。

[0062] 另外,在本实施方式中,液晶元件120的施加电压和透过率的关系如果是常黑模式,则用如图4(a)所示的V-T特性表示。因此,为了将液晶元件120设为与由图像信号 $V_{id-in}$ 指定的灰度等级相应的透过率,只要将与该灰度等级相应的电压施加在该液晶元件上即可。

[0063] 但是,在只与图像信号 $V_{id-in}$ 所指定的灰度等级相应地单独规定液晶元件120的施加电压时,有时发生由于反向倾斜畴而引起的显示的缺陷。

[0064] 该缺陷的原因之一一般认为是:当在液晶元件120中被夹持的液晶分子处于不稳定状态时,液晶分子由于横电场的影响而混乱,然后,难以变成与施加电压相应的取向状态。

[0065] 对液晶元件120施加的施加电压如果在大于等于常黑模式的黑电平电压 $V_{bk}$ 且低于阈值 $V_{th1}$ (第1电压)的电压范围A中时,则由于纵电场所产生的限制力是比定向膜所产生的限制力高一点的程度,因此,液晶分子的取向状态容易混乱。这是当液晶分子在不稳定状态时。

[0066] 为了方便,将液晶元件的施加电压处于电压范围A中的液晶元件的透过率范围(灰度范围)设为“a”。

[0067] 另一方面,所谓受到横电场的影响的情况是彼此相邻的像素电极之间的电位差变大的情况,这是在要显示的图像中黑电平或者接近黑电平的暗像素与白电平或者接近白电平的亮像素相邻的情况。

[0068] 其中,所谓暗像素在如图4(a)所示的常黑模式中是施加电压处于电压范围A内的液晶元件120,对该暗像素给与横电场的液晶元件是亮像素。为了特定该亮像素,将亮像素设为施加电压大于等于阈值 $V_{th2}$ (第2电压)且处于小于等于常黑模式的白电平电压 $V_{wt}$ 的电压范围B内的液晶元件120。

[0069] 为了方便,将液晶元件的施加电压处于电压范围B内的液晶元件的透过率范围(灰度范围)设为“b”。

[0070] 另外,在常黑模式中,可以认为阈值 $V_{th1}$ 是使液晶元件的相对透过率设为10%的光学阈值电压,阈值 $V_{th2}$ 是使液晶元件的相对透过率设为90%的光学饱和电压。

[0071] 施加电压处于电压范围A内的液晶元件在与处于电压范围B内的液晶元件相邻时,受到横电场的作用而处于容易发生反向倾斜畴的状况。

[0072] 相反,处于电压范围B内的液晶元件即使与处于电压范围A内的液晶元件相邻,也会由于纵电场的影响是支配地位而处于稳定状态,因此,不会如电压范围A的液晶元件那样发生反向倾斜畴。

[0073] 如果对该显示上的缺陷的例子进行说明,则在由图像信号 $V_{id-in}$ 表示的图像例如如图19(a)所示的情况下,详细地,当灰度范围a的暗像素将灰度范围b的亮像素作为背景而

在每个帧中每次一个像素地向左方向移动时,应当从暗像素变化为亮像素的像素由于反向倾斜畸变的发生而不会变成灰度范围b的灰度这样一种拖尾现象显著。

[0074] 该现象的原因之一可以认为是:当暗像素和亮像素相邻时,这些像素之间的横电场变强,在该暗像素中液晶分子的取向混乱,同时取向混乱的区域伴随暗像素的移动而扩大。

[0075] 因此,为了抑制由于液晶分子的取向混乱而发生显示上的缺陷,即使在由图像信号Vid-in表示的图像中暗像素和亮像素相邻时,重要的也是在液晶面板100中不使暗像素和亮像素相邻。

[0076] 因此,在本实施方式中,在如图1所示的将图像处理电路30设置在液晶面板100的前段的同时,该图像处理电路30对图像信号Vid-in所表示的图像进行解析,检测是否存在灰度范围a的暗像素与灰度范围b的亮像素相邻的状态,如果存在,则将与暗像素和亮像素的边界相邻的像素中应当降低施加电压的像素、即容易受横电场影响的像素(在常黑模式下的暗像素)的灰度等级替换成既不是灰度范围a也不是灰度范围b的属于另一个灰度范围c的灰度等级c1。

[0077] 由此,在液晶面板100中,对于与该暗像素有关的液晶元件120,因为施加了与该灰度等级c1相当的电压Vc1,所以不会发生强的横电场。

[0078] 因此,接着参照图3详细说明图像处理电路30。如该图所示,图像处理电路30具有修正部300、边界检测部302、延迟电路312以及D/A变换器316。

[0079] 其中,延迟电路312是存储从上位装置提供的图像信号Vid-in,在经过规定时间后将其读出并作为图像信号Vid-d输出的电路,由FIFO(先入先出)存储器和多级锁存电路等构成。另外,延迟电路312的存储以及读出通过扫描控制电路20进行控制。

[0080] 边界检测部302在本实施方式中,第一,解析由图像信号Vid-in表示的图像,判断是否存在处于灰度范围a的像素和处于灰度范围b的像素相邻的部分;第二,当判断为存在相邻的部分时,检测作为该相邻部分的边界。

[0081] 另外,在此,所谓的边界在原则上是指处于灰度范围a的像素和处于灰度范围b的像素相邻的部分。因此,例如,对于处于灰度范围a的像素和处于灰度范围c的像素相邻的部分和处于灰度范围b的像素与处于灰度范围c的像素相邻的部分,不作为边界进行处理。

[0082] 修正部30具有判别部310和选择器314。其中,判别部310分别判断由通过延迟电路312延迟的图像信号Vid-d表示的像素的灰度等级是否属于灰度电平范围a(第1判断)以及该像素是否与边界检测部306所检测的边界相邻(第2判断),并在其判断结果都是“是”时将输出信号的标志Q例如设置为“1”,如果该判断结果有任意一个是“No”,则设置成“0”。

[0083] 另外,边界检测部302在没有存储至少多行图像信号时,不能检测应当显示的图像的边界,因此,根据调整图像信号Vid-in的提供定时的意思,设置有延迟电路312。

[0084] 因此,由于从上位装置提供的图像信号Vid-in的定时与从延迟电路312提供的图像信号Vid-d的定时不同,因此严格地说,两者的水平扫描期间等都是不一致的,以后不会特意区别地说明。

[0085] 选择器314根据提供给控制端子Se1的标志Q选择输入端a、b中的一个,并从输出端Out输出提供给所选择的输入端的信号,作为图像信号Vid-out。具体地,在选择器314中,向输入端a提供延迟电路312所输出的图像信号Vid-d,向输入端b提供灰度等级c1的图像信号

作为替换用。然后,如果提供给控制端子Se1的标志Q是“1”,则选择器314选择输入端b,如果该标志Q是“0”,则将提供给输入端a的图像信号Vid-d作为图像信号Vid-out输出。

[0086] D/A变换器316将作为数字数据的图像信号Vid-out变换成模拟数据信号Vx。

[0087] 为了防止对液晶105施加直流成分,数据信号Vx的电压相对于作为视频振幅中心的电压Vc,例如对每一帧在高位一侧的正极性电压和低位一侧的负极性电压之间交替地切换。

[0088] 另外,对共用电极108施加的电压LCcom可以认为是与电压Vc大致相同的电压,但考虑n沟道型TFT 116的泄漏等,有时调整成比电压Vc低。

[0089] 在这样的构成中,如果标志Q是“1”,则意味着由图像信号Vid-in表示的像素的灰度等级包含在灰度范围a中,并且该像素与和亮像素的边界相邻,即,存在从夹着边界而相邻的亮像素受到横电场的影响而容易发生反向倾斜的状况。

[0090] 如果标志Q是“1”,则由于选择器314选择输入端b,因此,指定灰度范围a的灰度等级的图像信号Vid-d被替换成指定灰度等级c1的图像信号,并作为图像信号Vid-out输出。

[0091] 另一方面,如果标志Q是“0”,则在选择器314中,由于输入端a被选择,因此,被延迟的图像信号Vid-d作为图像信号Vid-out输出。

[0092] 对液晶显示装置1的显示动作进行说明,从上位装置中在整个帧中按照1行1列~1行n列、2行1列~2行n列、3行1列~3行n列、…、m行1列~m行n列的像素的顺序提供图像信号Vid-in。图像处理电路30对图像信号Vid-in进行延迟、替换等处理,并作为图像信号Vid-out输出。

[0093] 在此,当在输出1行1列~1行n列的图像信号Vid-out的水平有效扫描期间(Ha)时,被处理的图像信号Vid-out通过D/A变换器316变换成如图5(b)所示的正极性或者负极性的数据信号Vx,在此例如变换成正极性。该数据信号Vx通过数据线驱动电路140在第1~n列数据线114上被采样为数据信号X1~Xn。

[0094] 另一方面,在输出1行1列~1行n列的图像信号Vid-out的水平扫描期间,扫描控制电路20对扫描线驱动电路130进行控制,以致只有扫描信号Y1成为高电平。如果扫描信号Y1是高电平,则第1行的TFT 116变成导通状态,因此,在数据线114上被采样的数据信号经由处于导通状态的TFT 116施加在像素电极118上。由此,向1行1列~1行n列的液晶元件写入与各个图像信号Vid-out所指定的灰度等级相应的正极性电压。

[0095] 接着,2行1列~2行n列的图像信号Vid-in同样通过图像处理电路30处理,并作为图像信号Vid-out输出,与此同时,通过D/A变换器316变换成正极性的数据信号,然后,通过数据线驱动电路140在第1~n列数据线114上被采样。

[0096] 在输出2行1列~2行n列的图像信号Vid-out的水平扫描期间,由于通过扫描线驱动电路130,只有扫描信号Y2变成高电平,因此,在数据线114上被采样的数据信号经由处于导通状态的第2行的TFT116施加在像素电极118上。由此,向2行1列~2行n列的液晶元件写入与各个图像信号Vid-out所指定的灰度等级相应的正极性电压。

[0097] 以下对第3、4、…、m行执行同样的写入动作,由此,在各液晶元件上写入与图像信号Vid-out所指定的灰度等级相应的电压,制成由图像信号Vid-in规定的透过像。

[0098] 在下一个帧中,除了通过数据信号的极性反转将图像信号Vid-out变换成负极性的数据信号之外,执行同样的写入动作。

[0099] 图5 (b) 是表示从图像处理电路30中在整个水平扫描期间(H) 输出1行1列~1行n列的图像信号Vid-out时的数据信号Vx的一个例子的电压波形图。在本实施方式中,由于假设为常黑模式,因此数据信号Vx如果是正极性,则相对于基准电压Vcnt,只以与通过图像处理电路30处理后的灰度等级相应的量变成高位一侧的电压(在图中用↑表示),如果是负极性,则相对于基准电压Vcnt,只以与灰度等级相应的量变成低位一侧的电压(在图中用↓表示)。

[0100] 具体地,数据信号Vx的电压,如果是正极性,则在从相当于白色的电压Vw(+)到相当于黑色的电压Vb(+)的范围中,另一方面,如果是负极性,则在从相当于白色的电压Vw(-)到相当于黑色的电压Vb(-)的范围中,分别变成从基准电压Vcnt开始只以与灰度相应的量偏移的电压。

[0101] 电压Vw(+)以及电压Vw(-)存在以电压Vcnt为中心相互对称的关系。对于电压Vb(+)以及Vb(-)也存在以电压Vcnt为中心相互对称的关系。

[0102] 另外,图5 (b) 表示数据信号Vx的电压波形,与对液晶元件120施加的电压(像素电极118和共用电极108的电位差)不同。此外,图5 (b) 中的数据信号的电压的纵向比例与图5 (a) 中的扫描信号等的电压波形相比扩大了。

[0103] 对采用根据第1实施方式的图像处理电路30进行处理的具体例子进行说明。

[0104] 在图像信号Vid-in所表示的图像例如如图6 (1) 所示的情况下,通过边界检测部302检测的边界如图6 (2) 所示。

[0105] 在图像处理电路30中,在与所检测的边界相邻的像素中,灰度等级属于灰度范围a的像素被替换为灰度等级c1的图像信号。因此,在图6 (1) 中所示的图像通过图像处理电路30被修正为图6 (3) 所示的灰度等级。

[0106] 假设,当采用图像信号Vid-in未在图像处理电路30中处理而提供给液晶面板100的构成时,在属于灰度范围a的暗像素和属于灰度范围b的亮像素中,像素电极的电位如果是正极性写入,则变成如图7 (a) 所示。即,暗像素的像素电极的电位如果是正极性写入,则变成比亮像素的像素电极的电位低,但由于其电位差大,因此,不容易受到横电场的影响。

[0107] 另外,如果是负极性,则变成以电压Vc(大致与电压LCcom相等)为基准对称,虽然电位的高低关系反转,但由于电位差大这一点没有改变,因此仍然不容易受到横电场的影响。

[0108] 与此相反,如本实施方式所示,在以图像信号Vid-in表示的图像中,当属于灰度范围a的暗像素和属于灰度范围b的亮像素相邻时,由于与暗像素对应的图像信号Vid-out被替换成灰度等级c1,因此,对该暗像素的液晶元件施加的施加电压变高,换言之,该暗像素的像素电极电位如果是正极性写入,则如图7 (b) 所示地被提高。

[0109] 因此,由于像素电极之间的电位差阶段性地发生变化,因此,可以将横电场的影响抑制得很小。

[0110] 另外,如图8 (a) 所示,当以图像信号Vid-in表示的图像是交替地排列属于灰度范围a的暗像素和属于灰度范围b的亮像素的图像时,如果没有用图像处理电路30进行处理,则液晶元件120的施加电压变成如该图所示,容易受到横电场的影响。

[0111] 与此相反,如同本实施方式一样,在通过图像处理电路30处理图像信号Vid-in并提供给液晶面板100的构成中,如图8 (b) 所示,由于对属于灰度范围a的暗像素的液晶元件120施加的施加电压与灰度等级c1对应地提高到电压Vc1,因此,可以将横电场的影响抑制

得很小。

[0112] 另外,此时,对暗像素的液晶元件施加的施加电压被提高到电压 $V_{c1}$ 的结果,其透过率向增大(变亮)的方向变化。

[0113] 在本实施方式中,虽然对将液晶105设成VA方式的常黑模式进行了说明,但也可以将液晶105设为例如TN方式,设为在无电压施加时液晶元件120变成白状态的常白模式。

[0114] 在设置成常白模式时,液晶元件120的施加电压和透过率的关系用图4(b)所示的V-T特性表示,随着施加电压变高,透过率减小。

[0115] 虽然在受到横电场影响的像素是施加电压低的像素这一点没有改变,但是,在常白模式中,施加电压低的像素变成亮像素。

[0116] 因此,在常白模式中,图像处理电路30在比施加电压是阈值 $V_{th1}$ 时的透过率大的亮像素和小于等于施加电压是阈值 $V_{th2}$ 时的透过率的暗像素相邻的情况下,只要进行将图像信号 $V_{id-in}$ 所指定的亮像素的灰度等级替换成灰度等级 $c1$ 的处理即可。

[0117] 如图9(a)所示,当以图像信号 $V_{id-in}$ 表示的图像是交替地排列亮像素和暗像素的图像时,如果没有图像处理电路30的修正处理,则液晶元件120的施加电压变成如该图所示,同样容易受到横电场的影响。

[0118] 与此相反,在通过图像处理电路30处理图像信号 $V_{id-in}$ 并提供给液晶面板100的构成中,如图9(b)所示,由于对亮像素的液晶元件120施加的施加电压与灰度等级 $c1$ 对应地提升到电压 $V_{c1}$ ,因此,可以将横电场的影响抑制得很小。

[0119] 此时,对亮像素的液晶元件施加的施加电压被提高到电压 $V_{c1}$ 的结果,其透过率向减小(变暗)的方向变化。

[0120] 这样,如果采用本实施方式,则可以事先避免由于上述反向倾斜畴而发生显示上的缺陷。进而,在以图像信号 $V_{id-in}$ 规定的图像中,由于与边界相邻的像素的灰度等级被局部地置换,因此,用户感觉到由于该替换而带来的显示图像的变化的可能性也小。此外,在本实施方式中,由于不需要改变液晶面板100的构造,因此,还可以适用于已制成的液晶面板,而不会引起开口率的降低,此外,也无需构造的改变。

[0121] 而且,在图6(3)中,对于用※1标记的暗像素,认为其与边界相邻,则替换成灰度等级 $c1$ ,但是,由于与亮像素处于对角的位置,因此,一般认为横电场的影响小。因此,也可以是不替换成为灰度等级 $c1$ 的构成。

[0122] 〈第1实施方式的应用/变形例〉

[0123] 在上述的第1实施方式中,可以存在各种应用/变形。

[0124] 〈其1〉

[0125] 在上述的第1实施方式中,采用通过图像信号 $V_{id-in}$ 的解析,当暗像素和亮像素相邻时,通过将在该两个像素之中应当降低施加电压的1个像素(在常黑模式中是暗像素)替换成属于灰度范围 $c$ 的灰度等级 $c1$ ,提高液晶元件120的施加电压的构成。在该构成中,由于替换到灰度等级 $c1$ ,暗像素和亮像素的边界从在图像信号 $V_{id-in}$ 中包含的边界开始偏移,存在被用户察觉的可能性。

[0126] 因此,为了事先避免由于反向倾斜畴而发生显示上的缺陷,并将边界偏移被察觉的可能性抑制得很小,对修正与该边界相邻的两个像素的第1实施方式的应用/变形例(其1)进行说明。

[0127] 图10是表示根据第1实施方式的应用/变形例的图像处理电路的构成的方框图。图10所示的构成与图3所示的构成的不同之处在于增加了计算部315和改变了判别部310的判断内容这两点。

[0128] 具体地,如果以常黑模式为例,则计算部315在被延迟的图像信号Vid-d的像素与通过边界检测部302检测的边界相邻时,第1,如果该像素是暗像素,则输出灰度等级ca,第2,如果该像素是亮像素,则计算灰度等级cb并输出。另外,对于灰度等级cb,计算部315根据图像信号Vid-d所指定的亮像素的灰度等级、夹着边界相对的暗像素的灰度等级以及灰度等级ca计算。

[0129] 在此,灰度等级ca在通过数据线驱动电路140变换成数据信号并对像素电极施加时,是使该液晶元件的施加电压设置成处于电压范围C的Vca的灰度等级。此外,计算部315计算的灰度等级cb当在图像信号Vid-in中暗像素和亮像素相邻时,在将暗像素替换为灰度等级ca、将亮像素替换为灰度等级cb时,是维持信号Vid-in中的暗像素和亮像素的边界信息的灰度等级,是使与亮像素有关的液晶元件的施加电压设置成比施加电压Vca大的电压Vcb的灰度等级。

[0130] 图10中的判别部310与图3不同,只进行第2判断,只对以所延迟的图像信号Vid-d表示的像素是否与由边界检测部306检测的边界相邻进行判断。判别部310在其判断结果是“是”时将输出信号的标志Q设置为例如“1”,对于其判断结果如果是“否”时设置成“0”这一点,与图3一样。

[0131] 在这种构成中,标志Q如果是“1”,则意味着图像信号Vid-d的像素与边界相邻。标志Q如果是“1”,则由于选择器314选择输入端b,因此,图像信号Vid-d被修正(替换)成从计算部315输出的灰度等级,并作为图像信号Vid-out输出。

[0132] 虽然成为电压范围A(灰度等级a)的暗像素和成为电压范围B(灰度等级b)的亮像素与所检测的边界相邻,但是,如果是暗像素,则计算部315输出灰度等级ca,如果是亮像素,则计算部315计算灰度等级cb并输出。

[0133] 对图10所示的图像处理电路30的修正处理的具体例进行说明。在以图形信号Vid-in表示的图像例如如图11(1)所示的情况下,通过边界检测部302检测的边界如图11(2)所示,至此,与图3所示的图像处理电路一样。

[0134] 在图10所示的图像处理电路30中,当所延迟的图像信号Vid-d的像素与边界相邻时,如果该像素是暗像素,则替换成灰度等级ca,如果该像素是亮像素,就替换成灰度等级cb。因此,图11(1)所示的图像通过图像处理电路30修正成如图11(3)所示的灰度等级。

[0135] 设想在以图像信号Vid-in表示的图像之中1行的一部分中,属于灰度范围a的暗像素和属于灰度范围b的亮像素排列成如图12(a)所示的状态。

[0136] 在图3所示的图像处理电路中,由于与边界相邻的暗像素被替换成灰度等级c1,因此,如图7(b)所示,被用户看到的暗像素和亮像素的轮廓向暗像素偏移。

[0137] 与此相反,如果采用根据图10所示的应用/变形例的图像处理电路30,则由于与边界相邻的暗像素被替换成亮方向的灰度等级ca,因此,如果是正极性写入,则像素电极的电位如图12(b)所示地升高。进而,由于与边界相邻的亮像素被替换成暗方向的灰度等级cb,因此,如果是正极性写入,则像素电极的电位如图12(b)所示地降低。当被替换成灰度等级cb时,如果是正极性写入,则像素电极的电位由于是比升高的暗像素低的电位,因此,被用

户看到的暗像素和亮像素的轮廓部分如图12 (b) 所示地几乎没有偏移。

[0138] 因此,如果采用根据第1实施方式的应用/变形例的图像处理电路,则可以事先避免由于反向倾斜畸变而发生显示上的缺陷,并且抑制被用户看到的轮廓部分从以图像信号Vid-in表示的图像开始偏移。

[0139] 另外,反向倾斜畸变一旦发生,就有在整个纵电场弱的部分扩大的趋势。因此,对于处于横电场增强的边界附近的像素,理想地,对更多的像素进行修正,2个像素比1个像素好,3个及3个以上的像素比2个像素好。

[0140] 〈其2〉

[0141] 在上述的第1实施方式中,通过图像信号Vid-in的解析,当暗像素和亮像素相邻时,进行修正,以致通过将施加电压低的像素替换成属于灰度范围c的灰度等级c1,提高液晶元件120的施加电压,横电场减小。

[0142] 为了减小横电场,除此以外,还考虑降低施加电压高的像素的施加电压。

[0143] 因此,只要采用第1实施方式中的判别部310分别判断以图像信号Vid-d表示的像素的灰度等级是否是属于灰度范围b的亮像素以及该像素是否与边界相邻(第2判断),并在其判断结果都是“是”时将输出信号的标志Q设置为“1”,并向选择器314的输入端b提供作为置换用的灰度等级cc的图像信号的构成即可。

[0144] 假设当采用图像信号Vid-in不在图像处理电路30中处理而提供给液晶面板100的构成时,在属于灰度范围a的暗像素和属于灰度范围b的亮像素中,如果是正极性写入,则像素电极的电位变成如图13 (a) 所示,暗像素和亮像素之间的横电场增大。

[0145] 与此相反,在本例子中,如图13 (b) 所示,由于被修正成向亮像素的液晶元件施加的施加电压降低,因此,可以将横电场的影响抑制得很小。

[0146] 〈第2实施方式〉

[0147] 在上述的第1种实施方式中,还包含应用/变形例,是在以图像信号Vid-in表示的图像的1帧中完成的处理,但在是伴随运动的图像的情况下,即使是在以从上位装置提供的图像信号Vid-in表示的帧(当前帧)中与边界相邻的像素,如果考虑包含在该当前帧之前的一个帧(前一帧)的运动,则有时不需要进行修正。

[0148] 因此,接下来对在当前帧的修正时考虑前一帧的状态的根据第2实施方式的图像处理电路进行说明。

[0149] 图14是表示根据第2实施方式的图像处理电路的构成的方框图。

[0150] 在图14中,与图3所示的构成相比,该图与图3所示的构成不同之处在于增加了适用边界决定部304、边界检测部306和保存部308以及改变了判别部310的判断内容这两点。

[0151] 另外,边界检测部302虽然与图3一样,但从处理当前帧的图像信号Vid-in来看,相当于第1边界检测部。

[0152] 此外,边界检测部306解析以图像信号Vid-in表示的图像,将处于灰度范围a的像素和处于灰度范围b的像素相邻的部分检测为边界。

[0153] 保存部308保存由边界检测部306检测的边界的信息,并使其只延迟1个帧期间输出。

[0154] 因此,相对于由边界检测部302检测的边界是与当前帧有关的边界,由边界检测部306检测并保存在保存部308中的边界是与当前帧的前一帧有关的边界。因此,边界检测部

306相当于第2边界检测部。

[0155] 适用边界决定部304将边界检测部306所检测的当前帧图像的边界中除去与保存在保存部308中的前一帧图像的边界相同的部分的边界决定为适用边界。

[0156] 判别部310分别判断以所延迟的图像信号Vid-d表示的像素的灰度等级是否属于灰度范围a以及该像素是否与由适用边界决定部304决定的适用边界相邻,并在其判断结果都是“是”时将输出信号的标志Q例如设置为“1”,如果其判断结果的任意一个是“否”,则设置成“0”。

[0157] 在该构成中,如果标志Q是“1”,则意味着所延迟的图像信号Vid-in的像素属于灰度范围a并且在当前帧中与边界相邻,在前一帧中与边界不相邻。如果标志Q是“1”,则由于选择器314选择输入端b,因此,当前帧的图像信号Vid-d被替换成指定灰度等级c1的图像信号,并作为图像信号Vid-out输出。

[0158] 另一方面,如果标志Q是“0”,则表示所延迟的图像信号Vid-in的像素是下述的任意一个:

[0159] (a) 不属于灰度范围a,

[0160] (b) 属于灰度范围a,并且在当前帧中与边界相邻,在前一帧中也与边界相邻。

[0161] 如果标志Q是“0”,则提供给输入端a的图像信号Vid-d作为图像信号Vid-out输出。

[0162] 对于图14所示的图像处理电路30的修正处理的具体例子进行说明。

[0163] 当以相对当前帧前一帧的图像信号表示的图像例如如图15(1)所示、以当前帧的图像信号Vid-in表示的图像例如如图15(2)所示时,即,当由灰度范围a的暗像素构成的图案以处于灰度范围b的亮像素为背景向左方向移动时,通过边界检测部306检测并保存在保存部308中的前一帧图像的边界和通过边界检测部302检测的当前帧图像的边界分别如图15(3)所示。

[0164] 因此,适用边界决定部304所决定的适用边界如图16(4)所示。

[0165] 在根据第2实施方式的图像处理电路30中,与当前帧的暗像素和亮像素的边界中从前一帧的边界变化的部分相邻的暗像素被替换成灰度等级c1,并作为图像信号Vid-out输出。

[0166] 因此,图15(2)所示的图像通过根据第2实施方式的图像处理电路30被修正为如图16(5a)所示的灰度等级。

[0167] 然而,一般认为由于反向倾斜畸引起的显示品质的降低由于以下两点而发生:

[0168] (1) 当暗像素和亮像素与液晶面板100相邻时,在该暗像素和亮像素中,在施加电压低的像素中受到(来自施加电压高的像素的)横电场的影响,取向状态混乱;

[0169] (2) 当施加电压变化时,液晶元件没有变成与变化后的施加电压相应的透过率。

[0170] 在第1实施方式中,采用通过图像信号Vid-in的解析而检测(1)中的暗像素和亮像素相邻的情况,并在常黑模式中以一律提高暗像素的施加电压的方式进行修正的构成。但是,对液晶元件施加的施加电压的修正,即灰度等级的替换,由于意味着从上位装置提供的图像信号Vid-in所具有的信息的损失,因此,想要尽可能抑制这种损失。

[0171] 如果采用第2实施方式,则即使在当前帧中是与亮像素相邻的暗像素,对于与该暗像素和亮像素的边界没有从当前帧的边界变化的部分相邻的暗像素,由于施加电压没有大的变化,边界也没有移动,因此采用不替换成灰度等级c1的构成。

[0172] 另一方面,在第2实施方式中,对于与通过与前一帧的比较而新产生的边界相邻的暗像素,即对于(1)中的暗像素以及亮像素之中(2)的从前一帧开始施加电压变化的暗像素,由于因新的边界而受到横电场的影响,因此,采用替换成灰度等级 $c_1$ 的构成。

[0173] 因此,在第2实施方式中,与第1实施方式相比,在抑制由于反向倾斜畸引起的显示品质降低这一点是相同的,进一步地,由于灰度等级的替换次数减少,因此,可以减小图像信号Vid-in具有的信息的损失。

[0174] 另外,在图16(5a)中,对于用※2标记的像素,认为与边界相邻,因此替换成灰度等级 $c_1$ ,但是,在该例子中,如果考虑暗像素的图案在水平方向上移动或与亮像素处于对角的位置,则一般认为横电场的影响小。因此,对于用※2标记的像素,可以采用不替换成灰度等级 $c$ 的构成。

[0175] 〈第2实施方式的应用/变形例〉

[0176] 即使在第2实施方式中,也同第1实施方式的应用/变形例一样,可以修正与适用边界相邻的两个像素。

[0177] 图17是表示根据第2实施方式的应用/变形例的图像处理电路的构成的方框图。图17所示的构成与图13所示的构成不同之处在于增加了计算部315和改变了判别部310的判断内容这两点。

[0178] 具体地,如果以常黑模式为例,则计算部315在所延迟的图像信号Vid-d的像素与由适用边界决定部304决定的适用边界相邻时,第1,如果该像素是暗像素,则输出灰度等级 $c_a$ ,第2,如果该像素是亮像素,则与第1实施方式的应用/变形例(其1)一样,计算灰度等级 $c_b$ 并输出。

[0179] 另外,对于灰度等级 $c_a$ 、 $c_b$ ,与第1实施方式的应用/变形例是一样的。此外,图17中的判别部310只判断在以所延迟的图像信号Vid-d表示的像素是否与适用边界,即在当前帧中所检测的边界之中从一个帧开始变化的边界相邻。

[0180] 在这种构成中,如果从判别部310输出的标志Q是“1”,则意味着图像信号Vid-d的像素与适用边界相邻。因此,如果标志Q是“1”,则图像信号Vid-d被替换为从计算部315输出的灰度等级,并作为图像信号Vid-out输出。对于所决定的适用边界,虽然暗像素和亮像素都相邻,但计算部315在其中是暗像素时输出灰度等级 $c_a$ ,在是亮像素时计算灰度等级 $c_b$ 并输出。

[0181] 对图17所示的图像处理电路30的修正处理的具体例子进行说明。

[0182] 当以相对当前帧是前一帧的图像信号表示的图像例如如图15(1)所示、以当前帧的图像信号Vid-in表示的图像例如是图15(2)所示时,由于前一帧图像的边界和当前帧图像的边界分别如图15(3)所示,因此,适用边界决定部304所决定的适用边界成为如图16(4)所示。

[0183] 在根据第2实施方式的应用/变形例的图像处理电路30中,在与当前帧的暗像素和亮像素的边界之中从前一帧的边界变化的部分相邻的暗像素被替换为灰度等级 $c_a$ 的同时,亮像素被替换为灰度等级 $c_b$ ,并作为图像信号Vid-out输出。因此,在图15(2)中所示的图像通过根据第2实施方式的应用/变形例的图像处理电路30被修正为如图16(5b)所示的灰度等级。

[0184] 因此,如果采用根据第2实施方式的应用/变形例的图像处理电路,则可以在事先

避免由于反向倾斜畸变而发生显示上的缺陷的同时,还抑制被用户看到的轮廓部分从以图像信号Vid-in表示的图像开始偏移。

[0185] 另外,在图16(5b)中,对于用※2标记的像素,与图16(5a)一样,也可以采用不替换成灰度等级c1的构成。此外,在图16(5b)中,对于用※3标记的像素考虑到与适用边界相邻,因此被替换成灰度等级c1,但是在该例子中,由于暗像素的图案在水平方向上移动,因此,横电场的影响小,对轮廓的影响也小。因此,对于用※3标记的像素,可以采用不替换成灰度等级cb而是以图像信号Vid-d所表示的灰度等级输出的构成。

[0186] 在第2实施方式中,采用修正夹着边界相邻的像素之中施加电压低的像素的灰度等级的构成,在第2实施方式的应用/变形例中,采用修正夹着边界相邻的两个像素的灰度等级的构成,但也可以采用修正三个以上像素的灰度等级的构成。特别地,如果反向倾斜畸变一旦发生,就有在整个纵电场弱的部分上扩散的趋势。此外,当成为暗像素的区域慢慢移动时,如果修正3个以上像素的灰度等级,则由于进行修正的期间加长,因此,在抑制反向倾斜畸变上有效。因此,对于处于横电场强的边界附近的像素,理想地,对更多的像素进行修正,2个像素比1个像素好,3个及3个以上的像素比2个像素好。

[0187] 在上述各实施方式中,图像信号Vid-in指定像素的灰度等级,但也可以直接指定液晶元件的施加电压。当图像信号Vid-in指定液晶元件的施加电压时,只要采用通过所指定的施加电压判断边界并修正电压的构成即可。

[0188] 此外,在各实施方式中,液晶元件120并不限于透过型,也可以是反射型的。进而,液晶元件120并不限于常黑模式,常白模式元件也是一样的。

[0189] 〈电子设备〉

[0190] 下面作为使用了根据上述实施方式的液晶显示装置的电子设备的一个例子,说明将液晶面板100用作光阀的投射型显示装置(投影机)。图18是表示该投影机的构成的平面图。

[0191] 如该图所示,在投影机2100的内部,设置有由碘钨灯等白色光源组成的灯单元2102。从该灯单元2102中射出的投射光通过在内部配置的3块反射镜2106以及2块分色镜2108分离成R(红)色、G(绿)色、B(蓝)色的3原色,并分别导入到与各原色对应的光阀100R、100G和100B。另外,B颜色的光与其它R颜色和G颜色相比,由于光路长,因此为了防止其损失,经由由入射透镜2122、中继透镜2123和射出透镜2124组成的中继透镜系统2121引导。

[0192] 在该投影机2100中,包含液晶面板100的液晶显示装置与R颜色、G颜色、B颜色分别对应地设置3组。光阀100R、100G和100B的构成与上述的液晶面板100是一样的。指定R颜色、G颜色、B颜色的各个原色成分的灰度等级的图像信号被构成为分别从外部上位电路提供,并分别驱动光阀100R、100G和100B。

[0193] 由光阀100R、100G、100B分别调制的光从3个方向入射到分色棱镜2112。然后,在该分色棱镜2112中,R颜色以及B颜色的光折射90度,另一方面,G颜色的光直线前进。

[0194] 因此,在各原色的图像被合成之后,在屏幕2120上通过投射透镜2114投射彩色图像。

[0195] 另外,在光阀100R、100G和100B中,由于通过分色镜2108,与R颜色、G颜色、B颜色各自对应的光入射,因此,不需要设置彩色滤光器。此外,相对于光阀100R、100B的透过像通过分色棱镜2112反射后投射,光阀100G的透过像直接投射,因此,光阀100R、100B的水平扫描

方向与光阀100G的水平扫描方向相反,采用显示左右反转的像的构成。

[0196] 作为电子设备,除了参照图18说明的投影机之外,可以列举电视机、取景器型/监视器直视型的视频录像机、汽车导航装置、寻呼机、电子笔记本、电脑、字处理器、工作站、可视电话、POS终端、数字静态照相机、便携电话、具有触摸面板的设备等。然后,对于这些各种电子设备,不用说可以适用上述液晶显示装置。

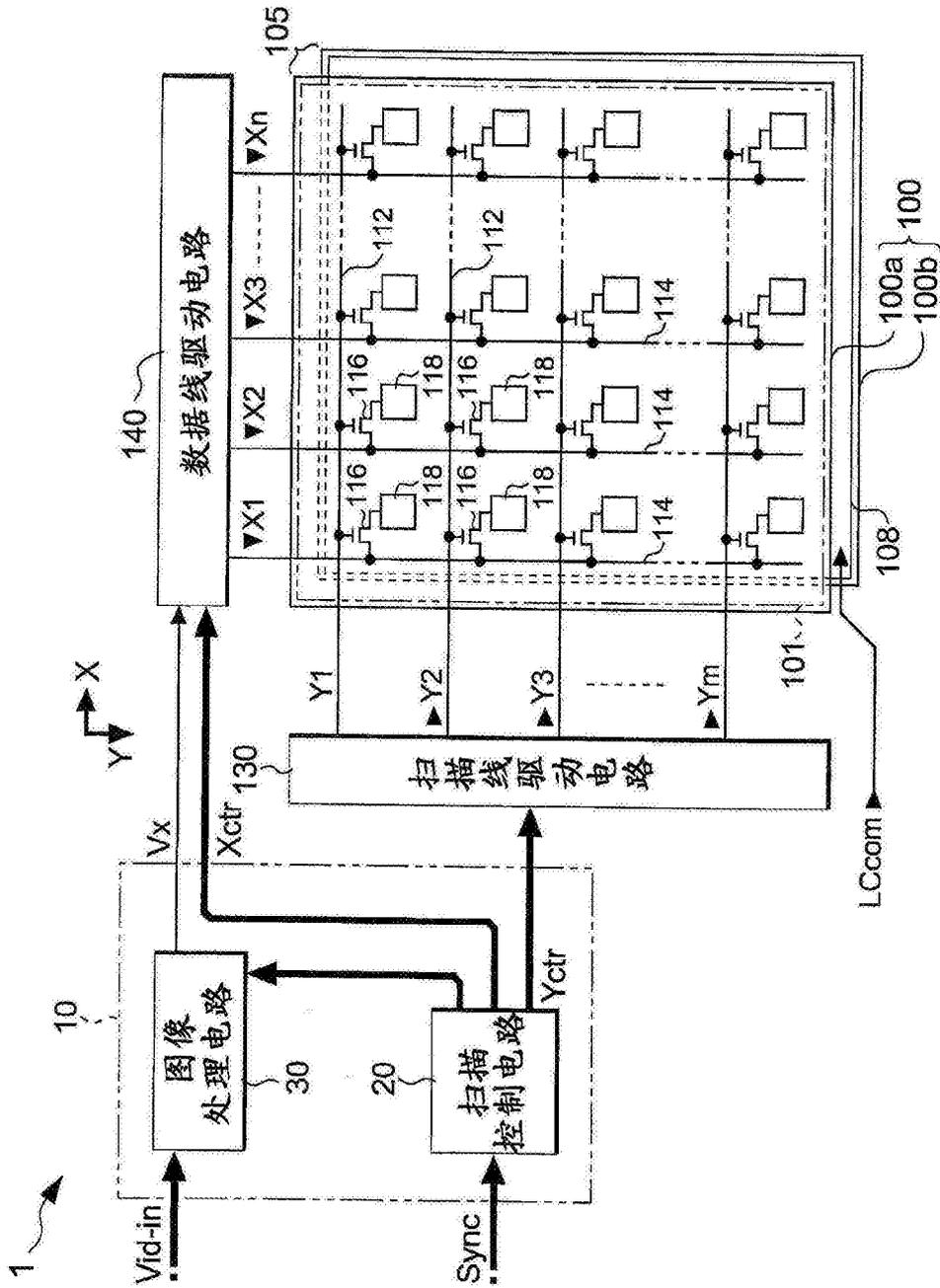


图1

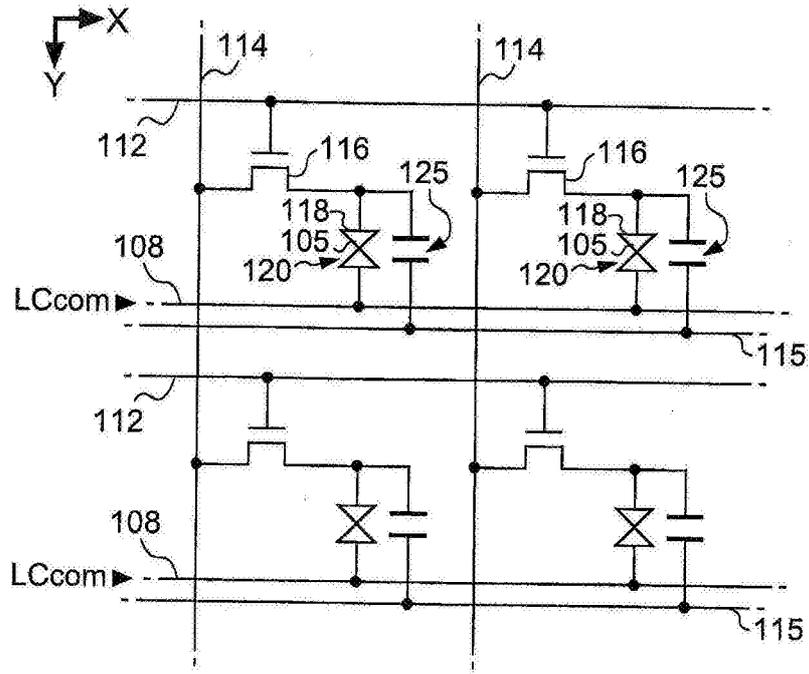


图2

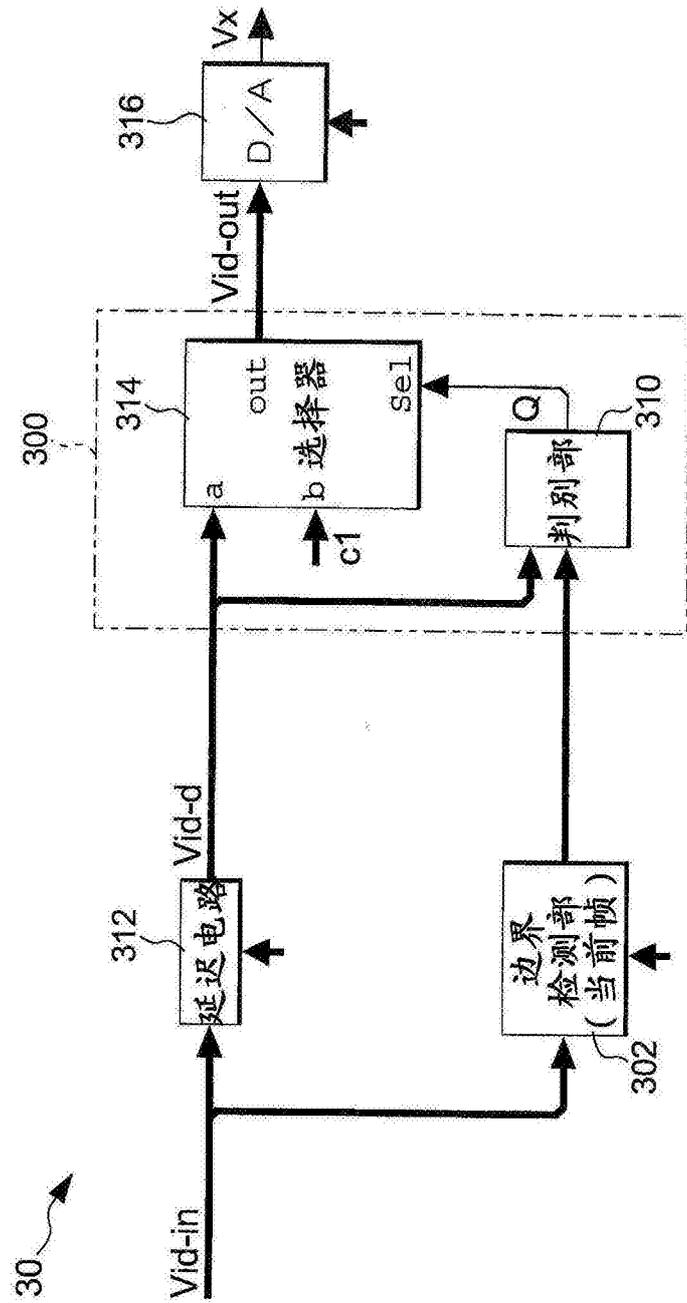
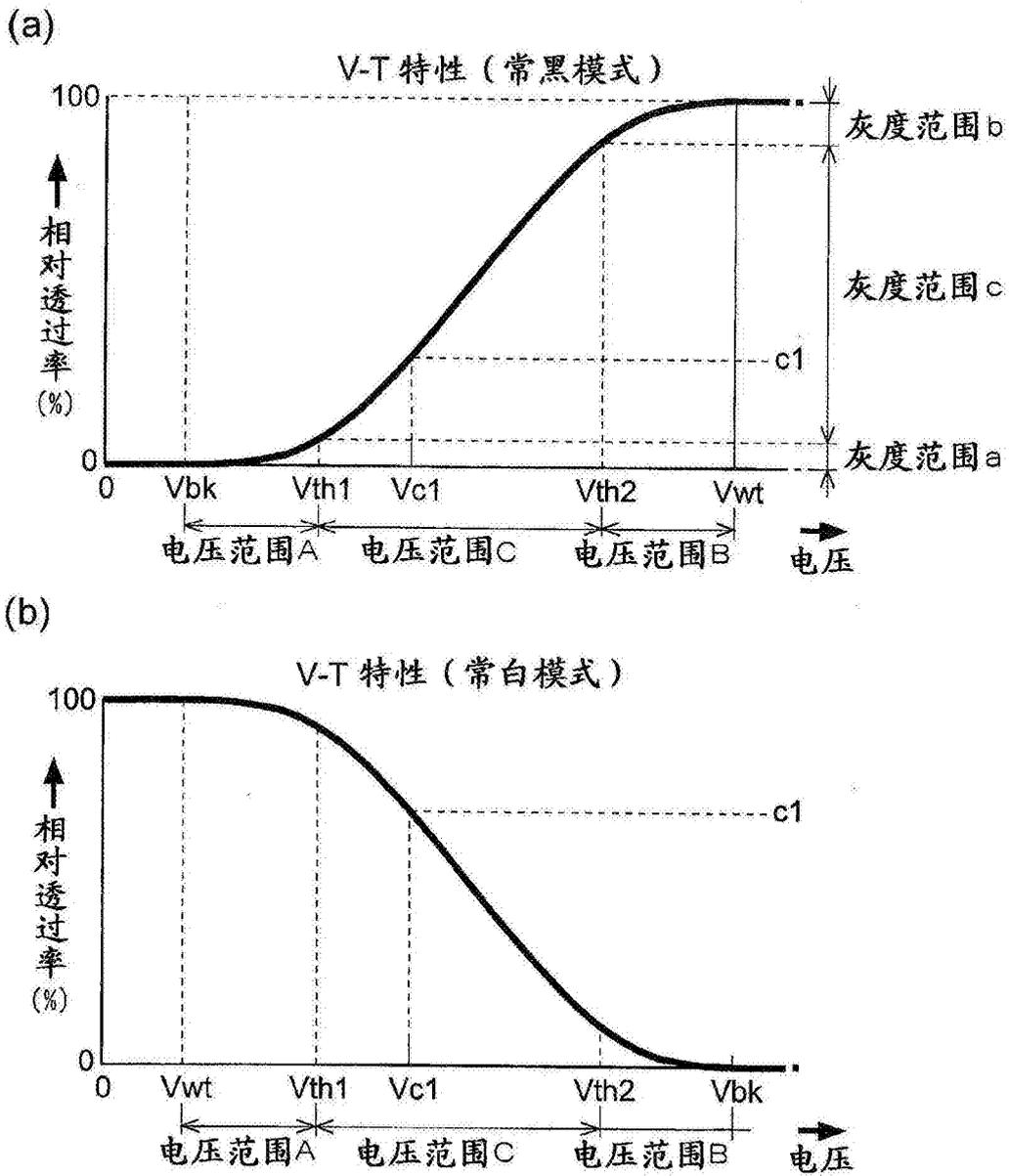
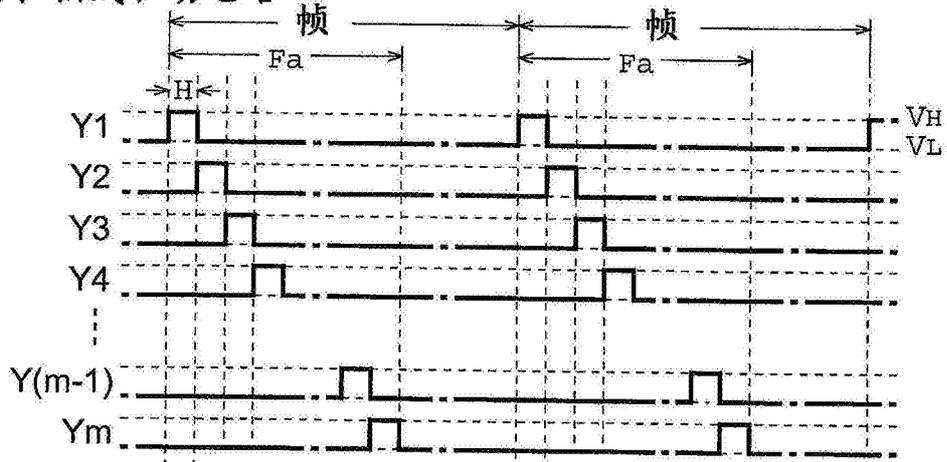


图3



(a) 扫描线驱动电路



(b) 图像处理电路

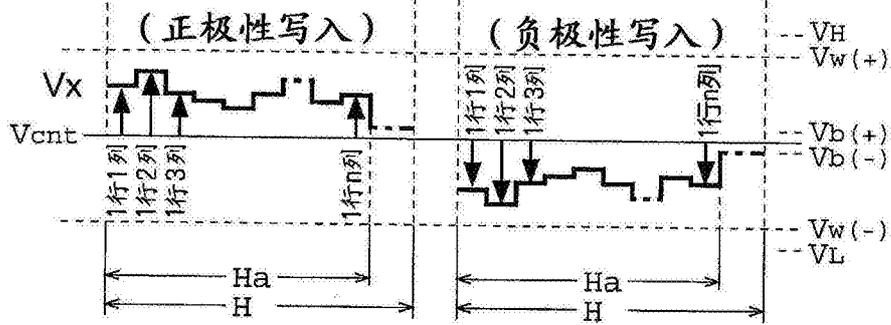
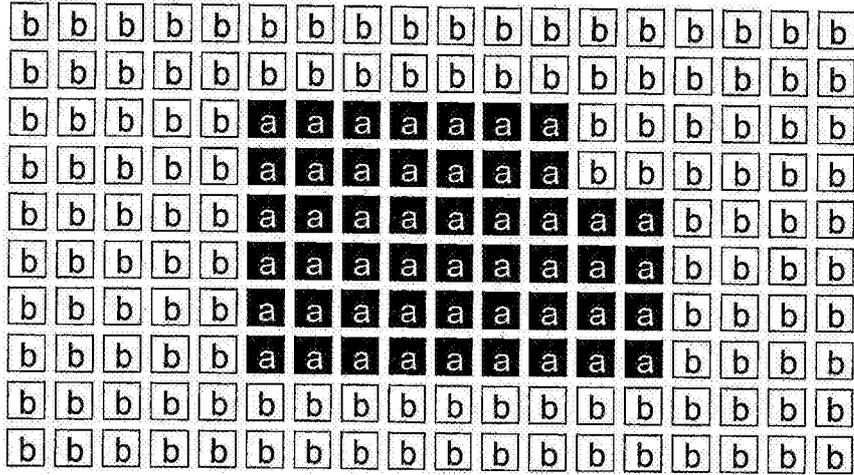
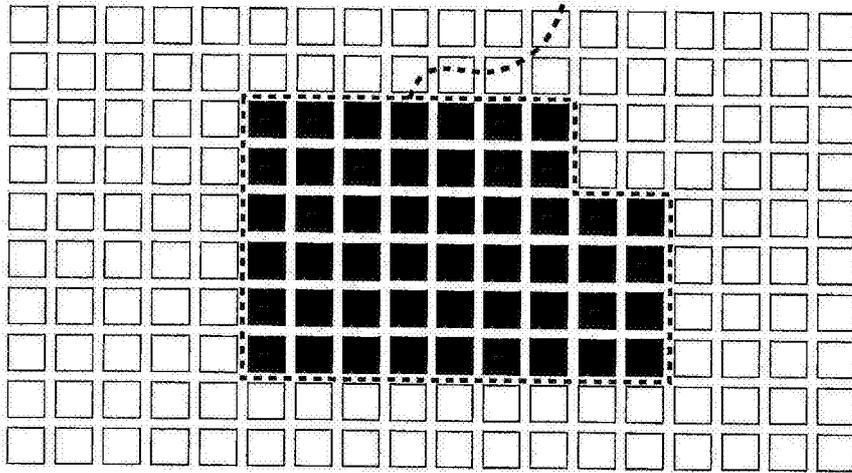


图5

(1) 图像信号 (修正前)



(2) 边界检测



(3) 修正处理 (1 个像素对象)

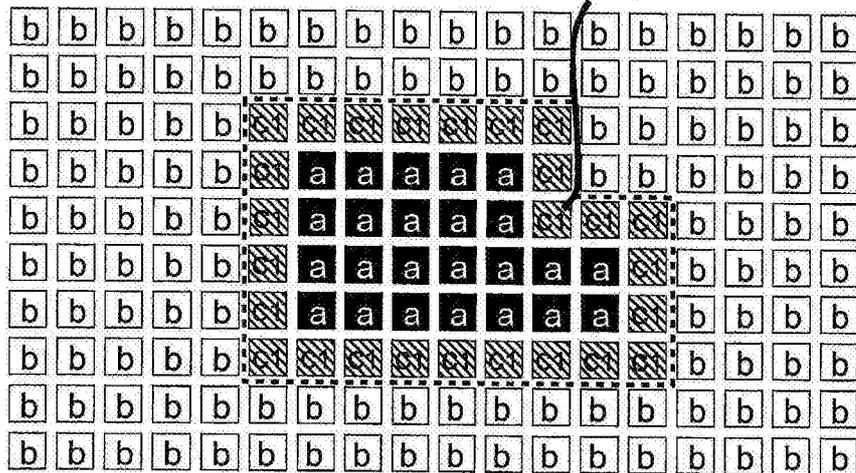
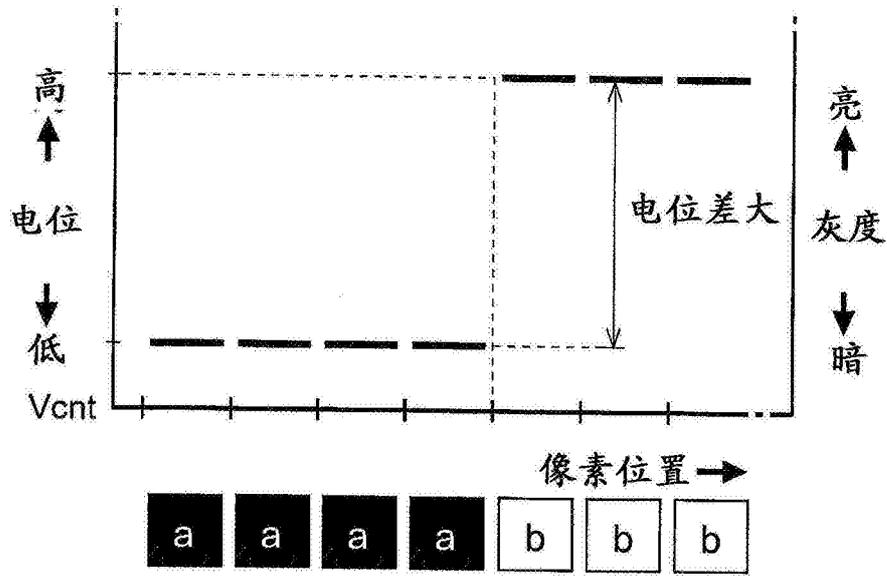


图6

〈常黑模式〉

(a) 没有修正处理



(b) 有修正处理

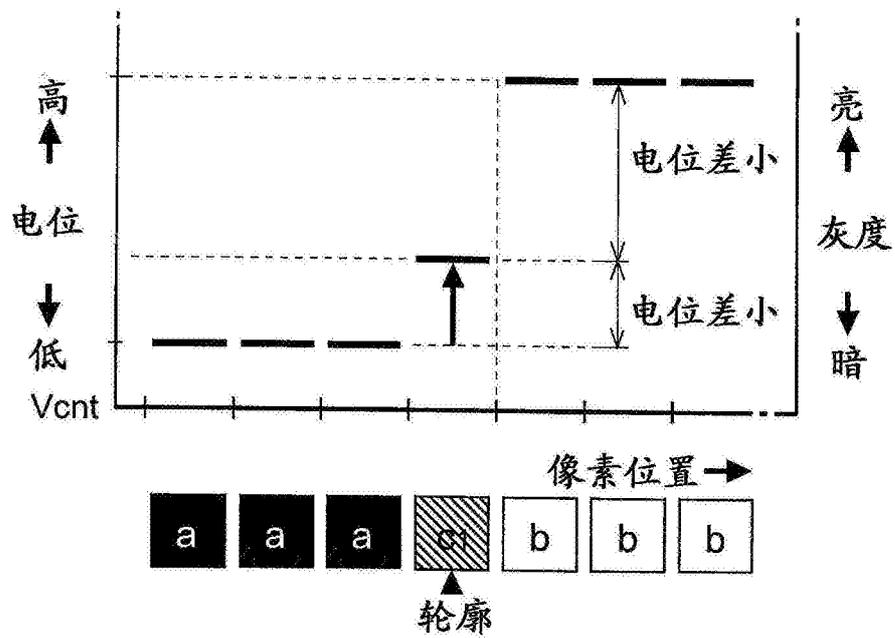
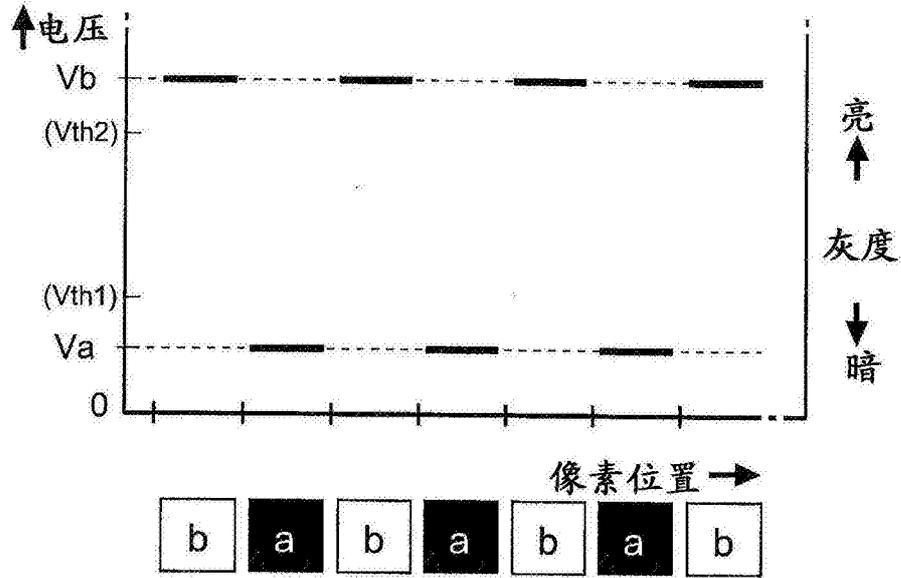


图7

〈常黑模式〉

(a) 没有修正处理



(b) 有修正处理

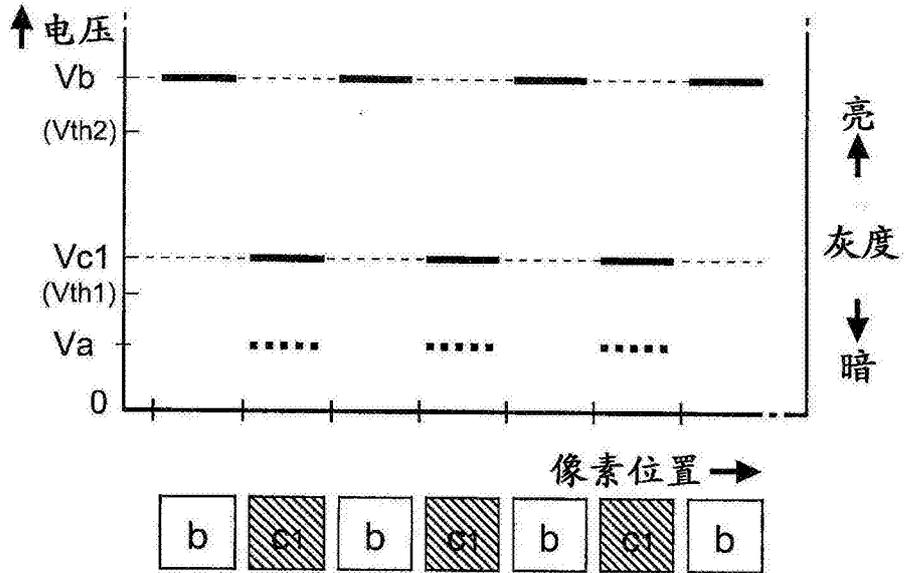
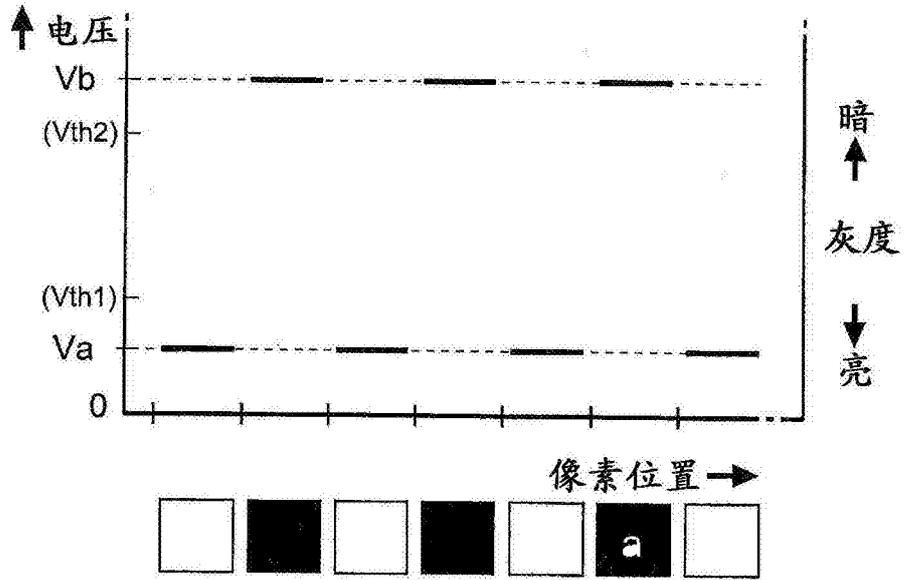


图8

〈常白模式〉

(a) 没有修正处理



(b) 有修正处理

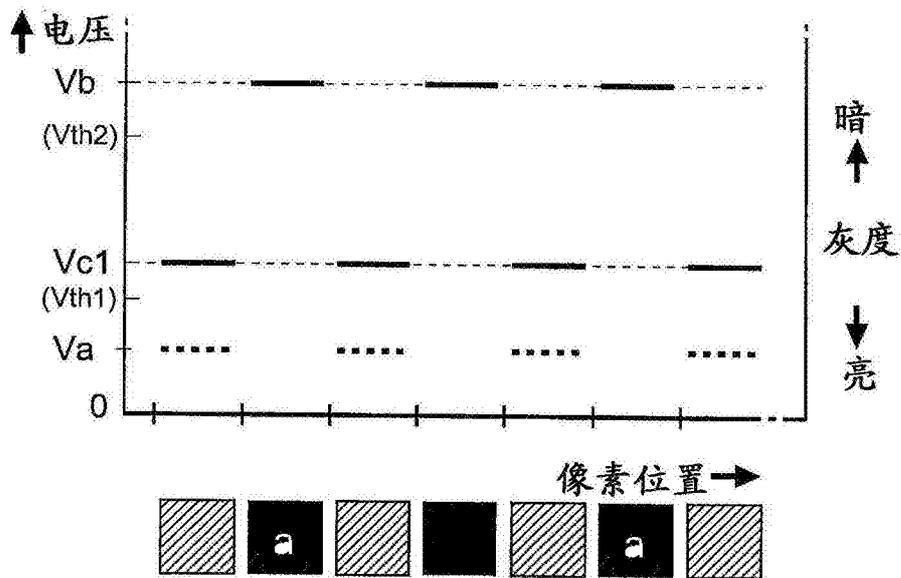


图9

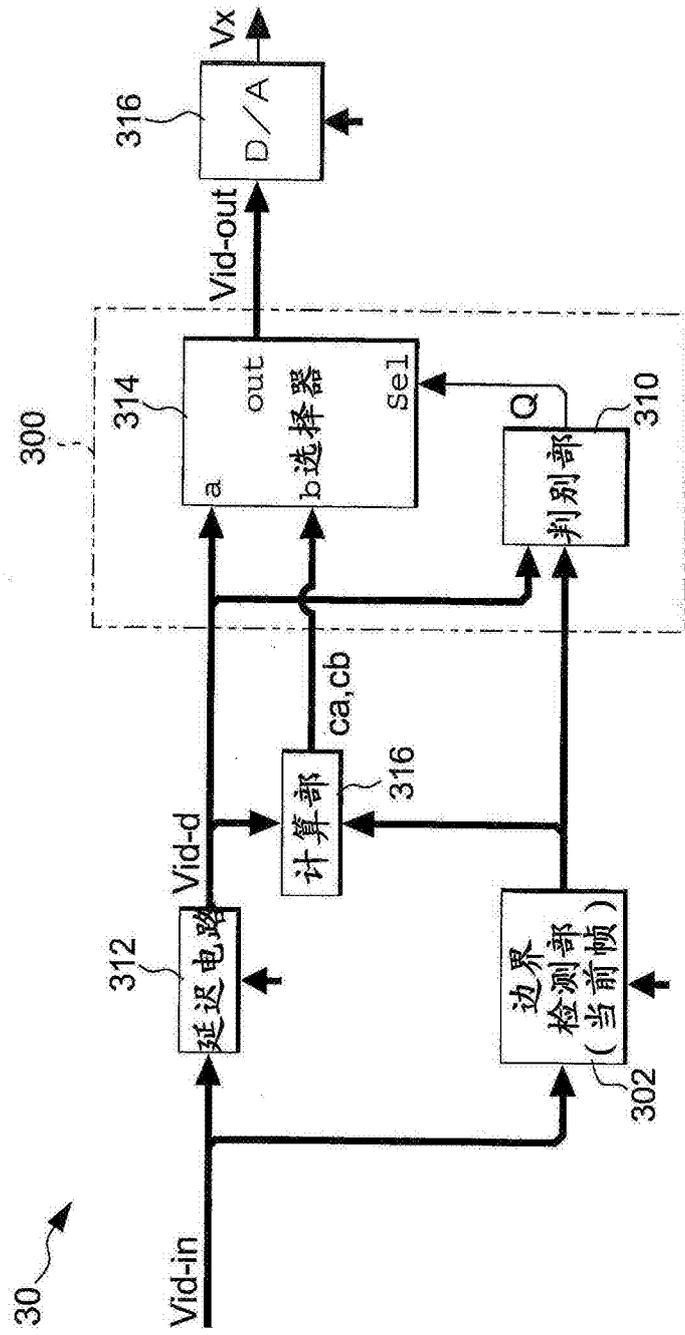
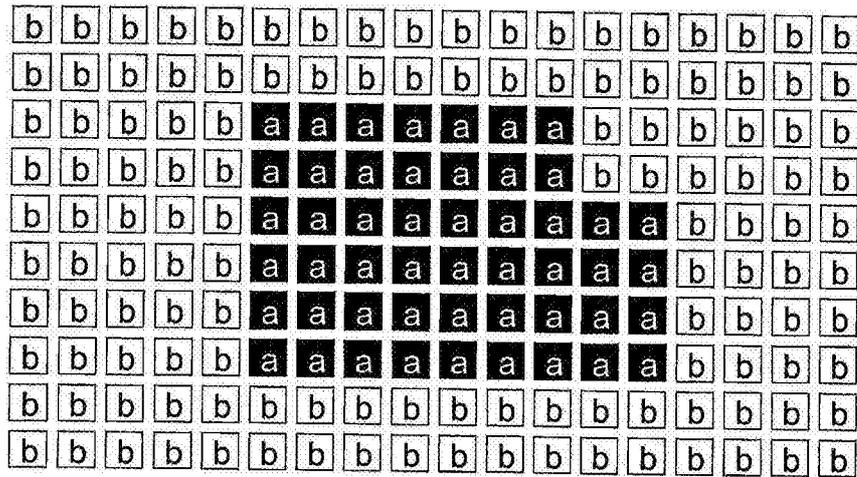
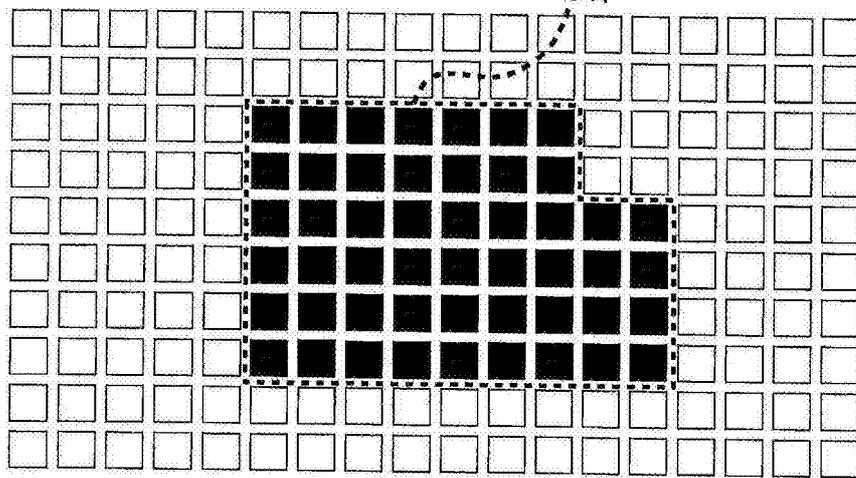


图10

(1) 图像信号 (修正前)



(2) 边界检测



(3) 修正处理 (2个像素对象)

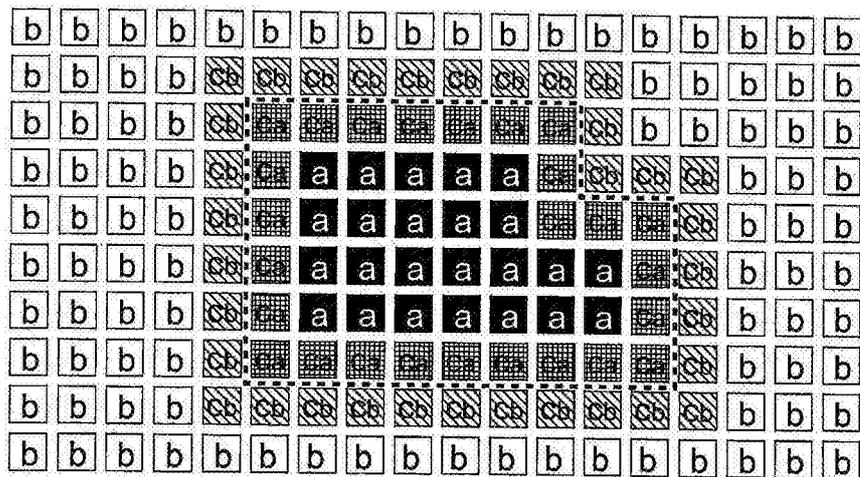
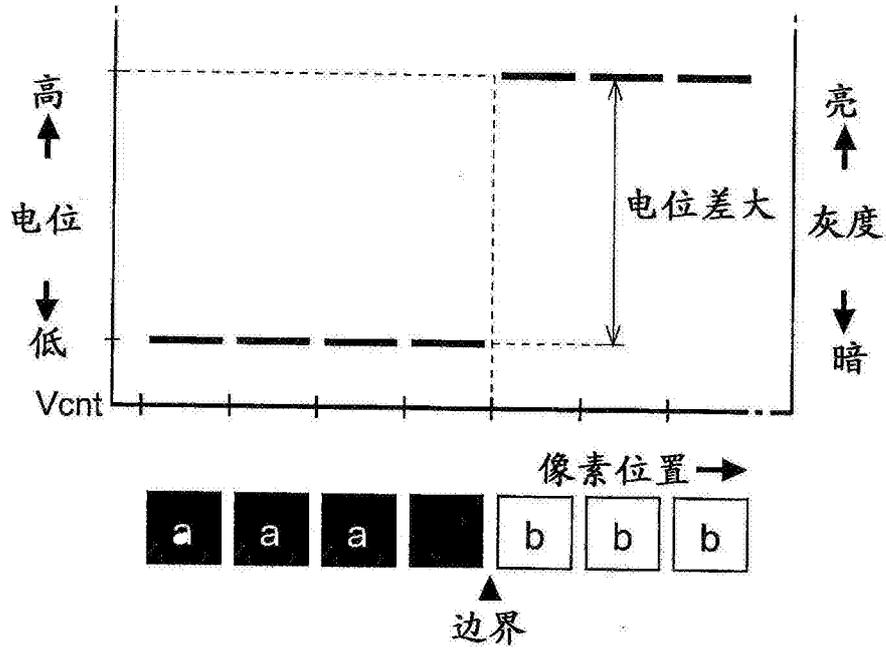


图11

〈常黑模式〉

(a) 没有修正处理



(b) 有修正处理

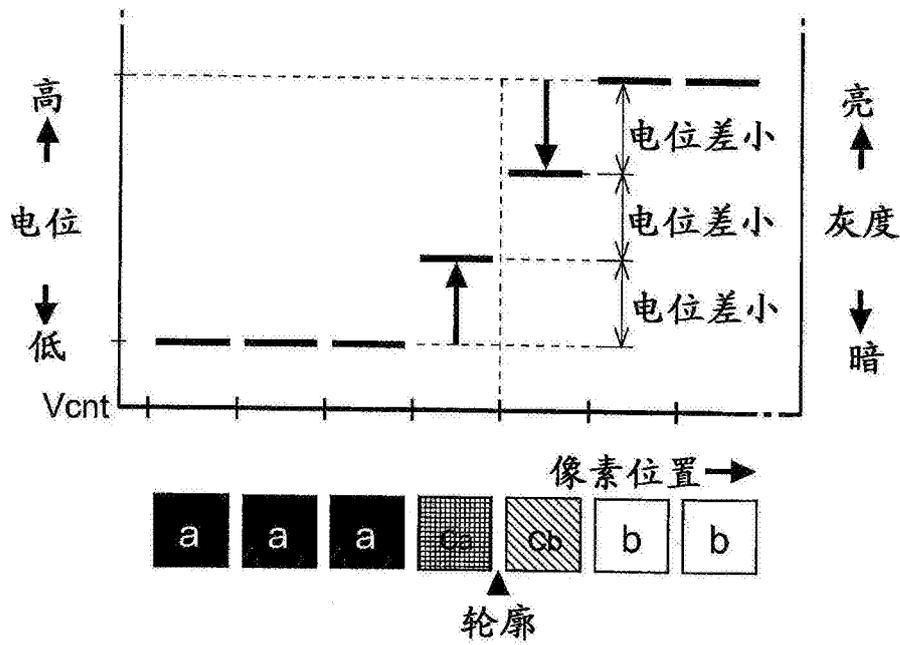
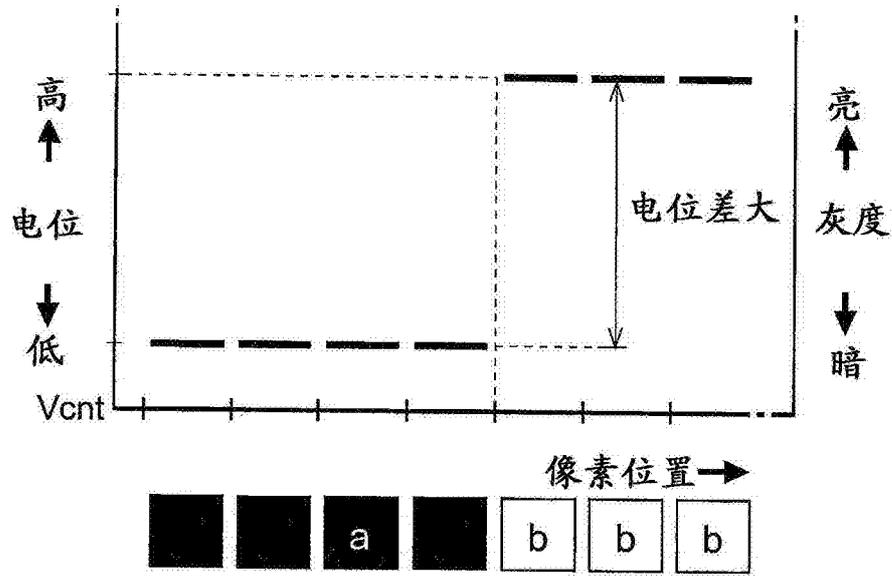


图12

〈常黑模式〉

(a) 没有修正处理



(b) 有修正处理

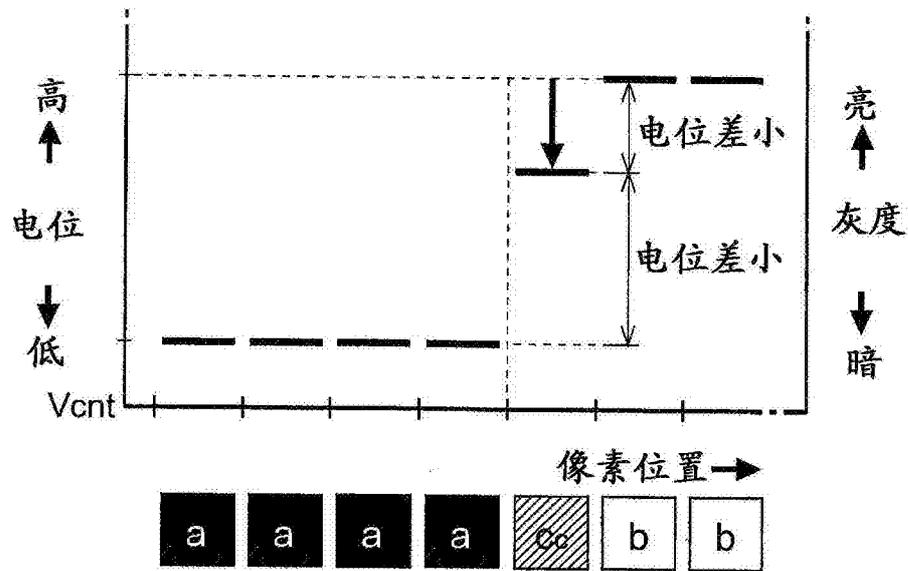


图13

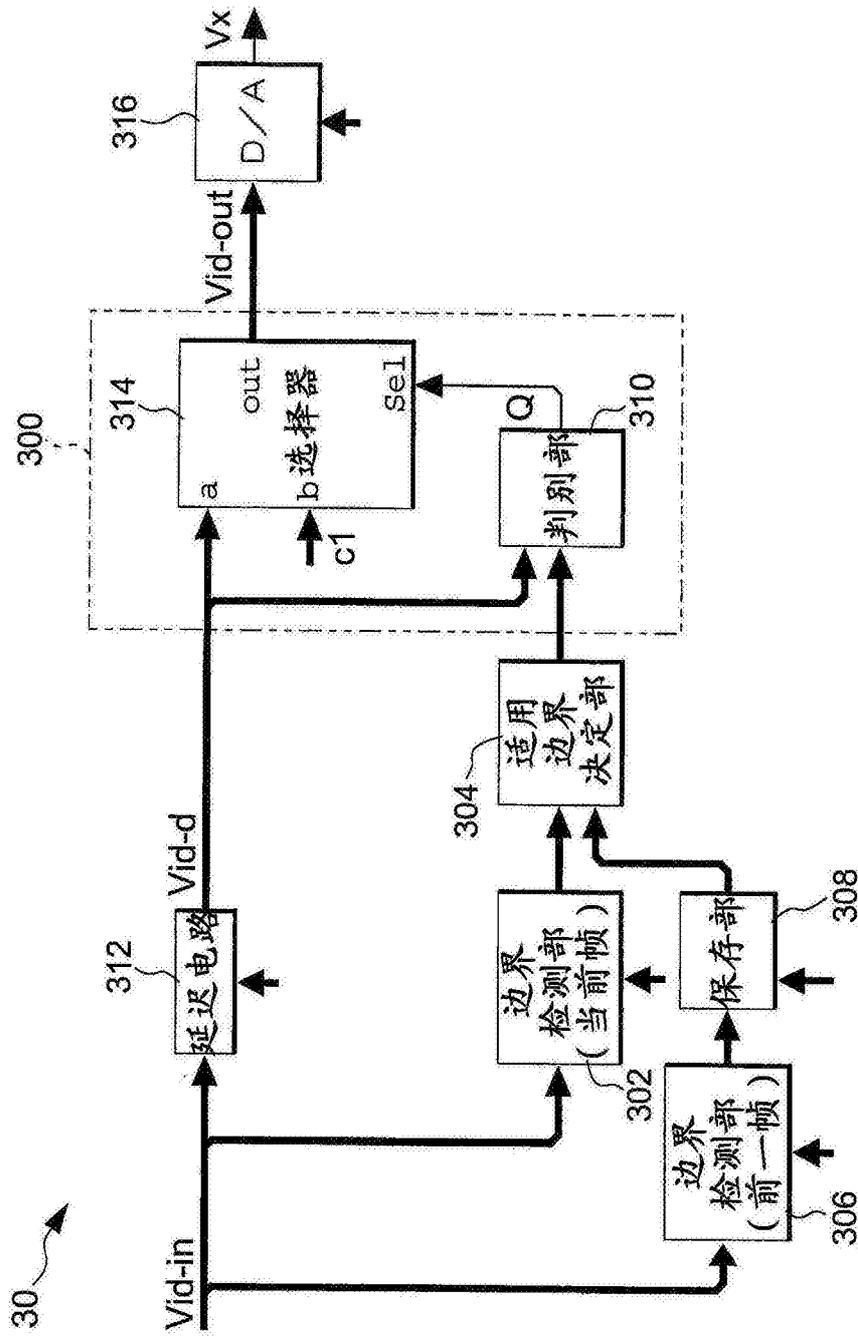
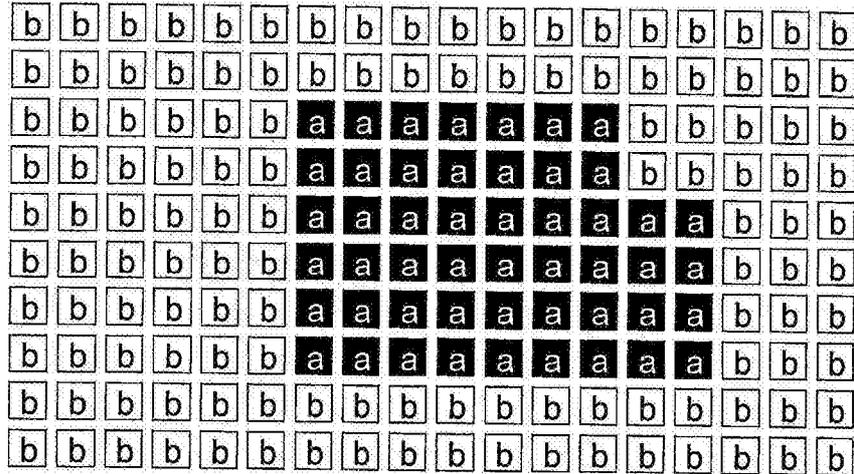
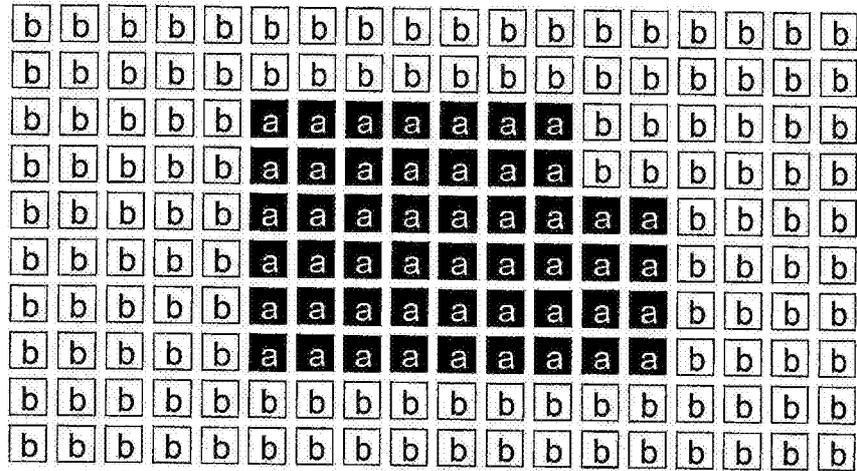


图14

(1) 图像信号 (前一帧)



(2) 图像信号 (当前帧)



(3) 边界比较

边界 (当前帧)    边界 (前一帧)

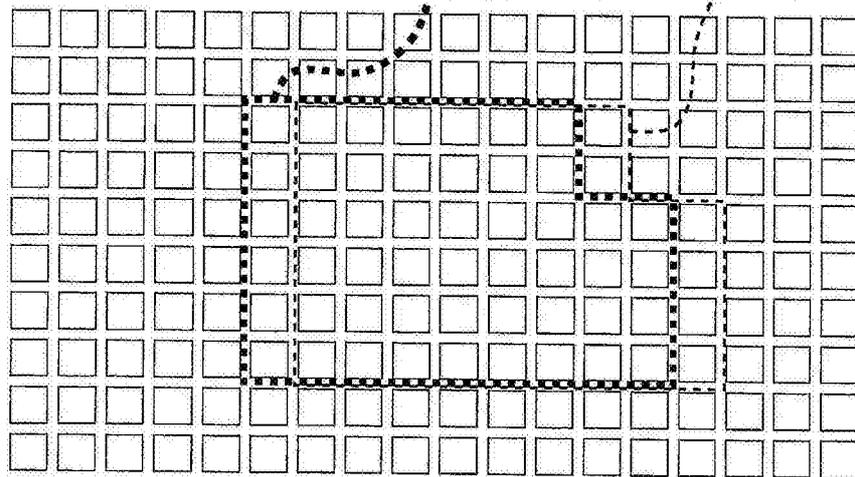
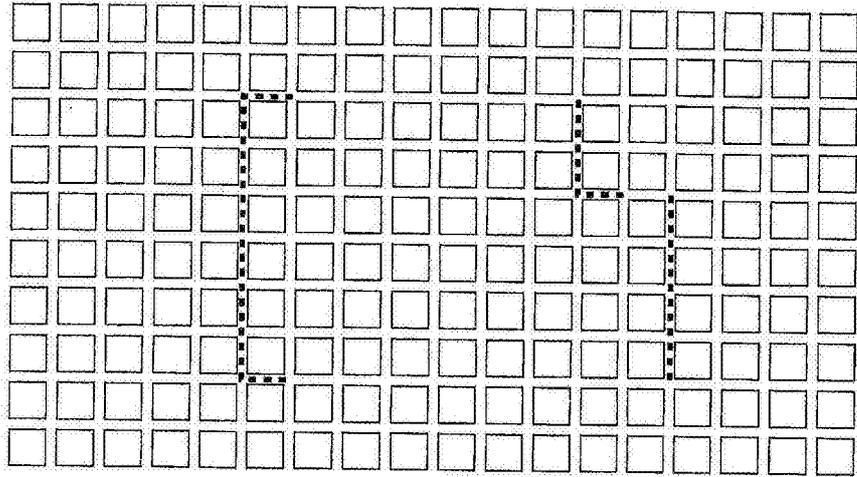
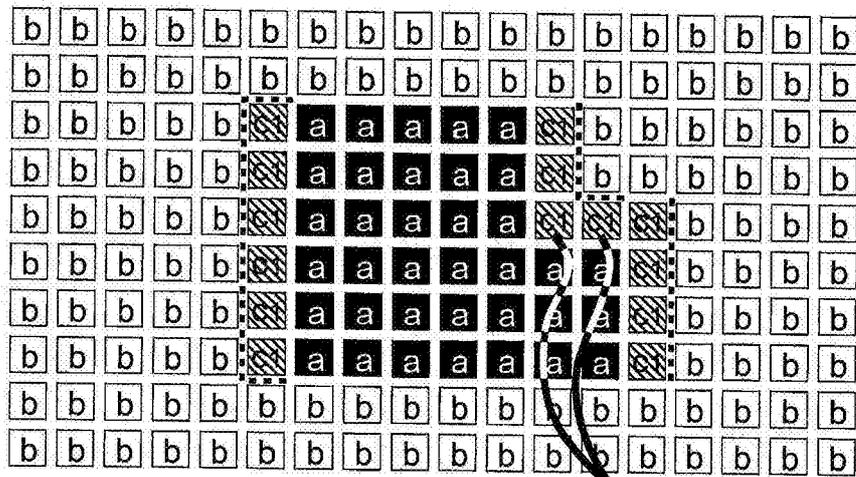


图15

(4) 适用边界决定



(5a) 修正处理 (1个像素对象)



(5b) 修正处理 (2个像素对象) ※3 ※2

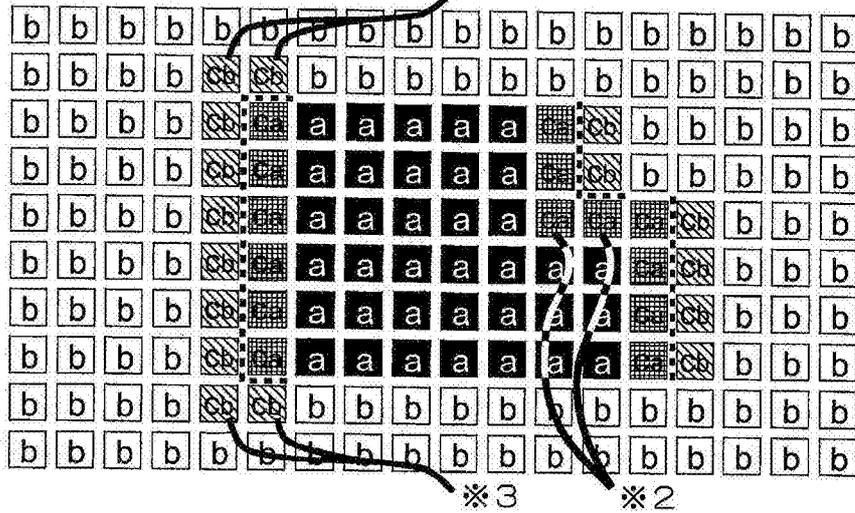


图16

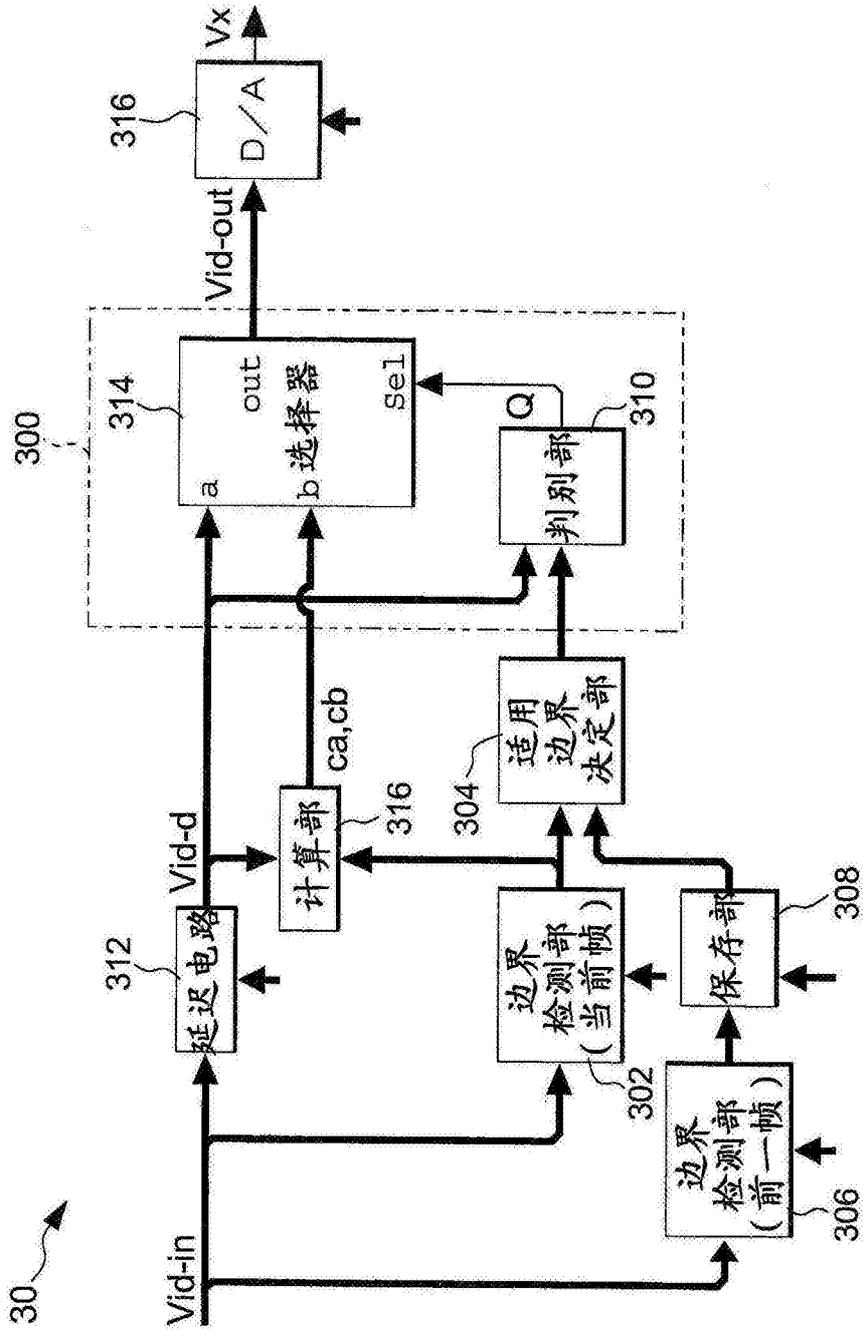


图17

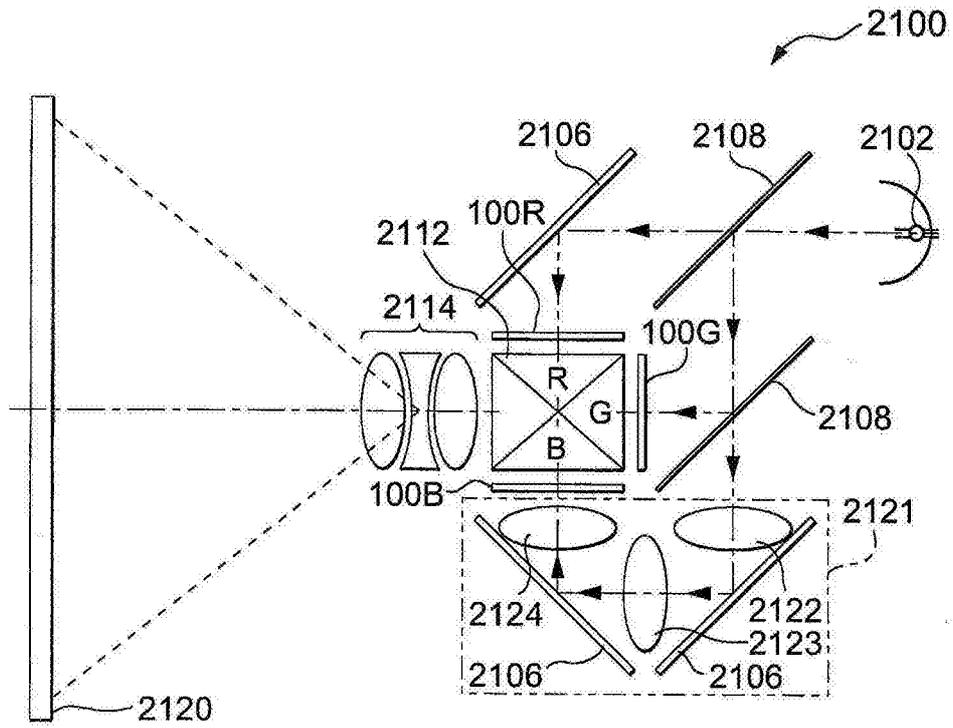
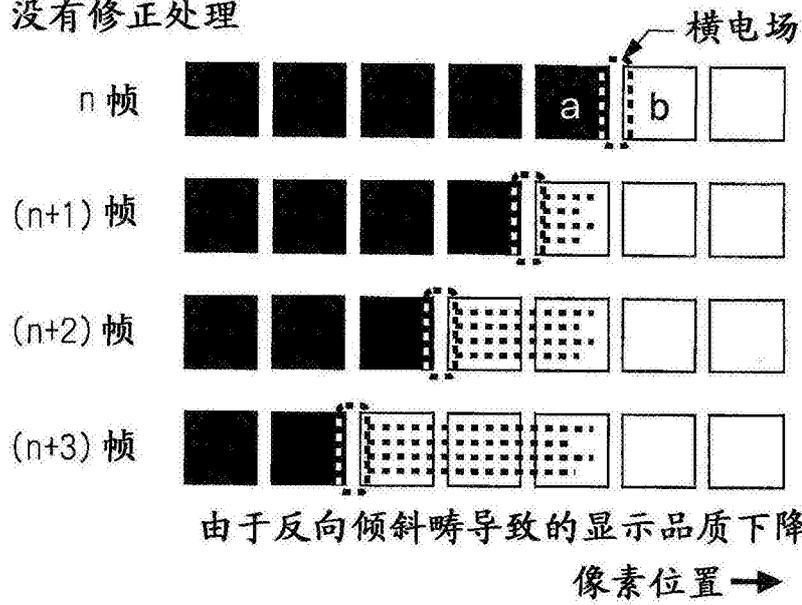


图18

(a) 没有修正处理



(b) 有修正处理

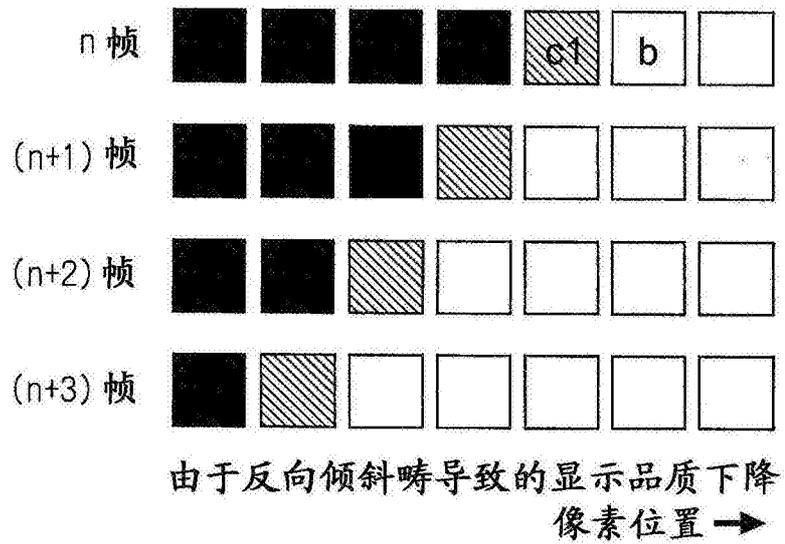


图19

专利名称(译)	图像处理电路、其处理方法、液晶显示装置以及电子设备		
公开(公告)号	<a href="#">CN104409061B</a>	公开(公告)日	2017-11-17
申请号	CN201410725053.X	申请日	2010-09-01
[标]申请(专利权)人(译)	精工爱普生株式会社		
申请(专利权)人(译)	精工爱普生株式会社		
当前申请(专利权)人(译)	精工爱普生株式会社		
[标]发明人	饭坂英仁 保坂宏行		
发明人	饭坂英仁 保坂宏行		
IPC分类号	G09G3/36		
CPC分类号	G09G3/3648 G09G3/2011 G09G2320/0209 G09G2320/0261 G09G2320/103		
代理人(译)	刘薇 陈海红		
优先权	2009201340 2009-09-01 JP		
其他公开文献	CN104409061A		
外部链接	<a href="#">Espacenet</a> <a href="#">SIPO</a>		

摘要(译)

本发明涉及图像处理电路及其处理方法、液晶显示装置以及电子设备，能够抑制显示品质由于横电场的影响而导致的降低。液晶面板(100)具有通过在元件基板(100a)上设置的像素电极(118)和在对置基板(100b)上设置的共用电极(108)夹持液晶(105)的液晶元件。图像处理电路(30)在常黑模式中检测与以图像信号(Vid-in)指定的灰度等级对应的液晶元件的施加电压低于电压Vth1的暗像素和该施加电压是电压Vth2以上的亮像素的边界，将与用当前帧检测的边界中从用在当前帧之前的一帧检测的边界变化的部分相邻的暗像素的施加电压从与以当前帧的图像信号指定的灰度等级对应的施加电压替换成电压Vth1以上且低于电压Vth2的电压Vc1。

