



## [12] 发明专利说明书

专利号 ZL 200480015713. X

[51] Int. Cl.

G09G 3/36 (2006.01)

G09G 5/00 (2006.01)

G09G 5/02 (2006.01)

G09G 5/10 (2006.01)

H04N 3/14 (2006.01)

[45] 授权公告日 2010 年 1 月 20 日

[11] 授权公告号 CN 100583218C

[22] 申请日 2004.6.4

[21] 申请号 200480015713. X

[30] 优先权

[32] 2003.6.6 [33] US [31] 10/456,839

[32] 2003.10.28 [33] US [31] 10/696,236

[86] 国际申请 PCT/US2004/018036 2004.6.4

[87] 国际公布 WO2005/001805 英 2005.1.6

[85] 进入国家阶段日期 2005.12.6

[73] 专利权人 三星电子株式会社

地址 韩国京畿道

[72] 发明人 汤玛斯·劳埃得·克莱戴尔

罗杰尔·格林·司徒尔特

[56] 参考文献

WO02/11112A2 2002.2.7

CN1335588A 2002.2.13

US2003/0090581A1 2003.5.15

EP0671650 A2 1995.9.13

CN1139337A 1997.1.1

CN1404028A 2003.3.19

审查员 杨 雪

[74] 专利代理机构 北京银龙知识产权代理有限公司

代理人 郝庆芬

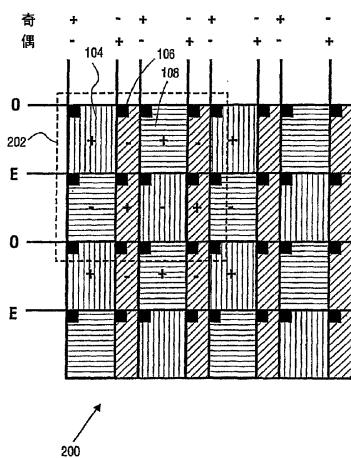
权利要求书 4 页 说明书 7 页 附图 7 页

[54] 发明名称

带有分开蓝色子像素的新型液晶显示器中图  
像降级的校正

[57] 摘要

揭示了用于校正液晶显示屏上图像降级信号的系统和方法。由于其上不完善的点反转模式，对于由在第一方向具有偶数个子像素的子像素重复组所组成的显示屏，可能具有寄生电容和其它的信号误差。揭示了用于信号校正和把误差局部化到特定的子像素上的技术。



1. 一种液晶显示器，包含：

实质上由一种子像素重复组所组成的显示屏，该子像素重复组在一行内含有偶数个子像素，所述子像素重复组进一步包括一列蓝色子像素；以及将表示具有极性模式的图像数据的信号发送到该显示屏的驱动器电路；其中将所述信号引入的任何图像降级局部化在所述蓝色子像素列上。

2. 如权利要求1所述的液晶显示器，其中所述子像素重复组实质上含有红色和绿色子像素所构成的棋盘状图案，中间放置有两列蓝色子像素。

3. 如权利要求2所述的液晶显示器，其中所述两列蓝色子像素共享同一个列驱动器。

4. 如权利要求1所述的液晶显示器，其中一个或多个子像素接收校正信号。

5. 一种液晶显示器，包含：

实质上由一种子像素重复组所组成的显示屏，该子像素重复组在第一方向上含有偶数个子像素，其中所述重复组还含有一列蓝色子像素；以及至少具有两个相位的驱动器电路，该驱动器电路把具有极性模式的图像数据发送到所述显示屏，其中这样选择驱动电路的相位，使得置于任何子像素上的任何寄生效应实质上置于所述蓝色子像素列上。

6. 如权利要求5所述的液晶显示器，其中发送校正信号到一个或多个子像素。

7. 如权利要求5所述的液晶显示器，其中置于任何子像素上的任何寄生效应实质上置于所有蓝色子像素上。

8. 如权利要求5所述的液晶显示器，其中置于任何子像素上的任何寄生效应实质上置于蓝色子像素的子集上。

9. 如权利要求5所述的液晶显示器，其中驱动器电路包括用于把具有极性模式的图像数据发送给显示屏的多个两相驱动器芯片；并且其中这样选择每个驱动器芯片的相位，使得置于任何子像素上的任何寄生效应实质上置于位于在某一给定时间驱动相同极性的列传输线的任一侧的子像素上。

10. 一种用于校正液晶显示器内图像降级的方法，包括：

对显示屏的子像素重复组内的子像素进行排列，所述子像素重复组在一行内含有偶数个子像素，并且还含有一列蓝色子像素；以及

将驱动器信号这样提供给显示屏内的子像素以发送具有极性模式的图像数据，使得驱动器信号引入的任何图像降级局部化在所述蓝色子像素列上。

11. 如权利要求 10 所述的方法，其中在子像素重复组内对子像素进行排列，包含形成红色和绿色子像素所构成的棋盘状图案，中间放置有两列蓝色子像素。

12. 如权利要求 11 所述的方法，其中提供驱动器信号包括从同一个列驱动器把信号提供给两列蓝色子像素。

13. 如权利要求 10 所述的方法，还包括：

把校正信号提供给该子像素组内一个或多个子像素。

14. 一种用于校正液晶显示器内图像降级的方法，包括：

把子像素排列到显示屏内至少一个子像素重复组中，该子像素重复组在一行内含有偶数个子像素，而且至少含有一列蓝色子像素；以及

利用驱动器电路把用于具有极性模式的图像数据的信号提供给该显示屏，该驱动电路至少具有两个相位，这样选择这两个相位，使得置于任何子像素上的任何寄生效应实质上置于至少一列蓝色子像素上。

15. 如权利要求 14 所述的方法，还包括：

把校正信号提供给一个或多个子像素。

16. 如权利要求 14 所述的方法，其中驱动器电路包括多个两相驱动器芯片；并且其中这样选择每个驱动器芯片的相位，使得置于任何子像素上的任何寄生效应实质上置于位于在某一给定时间驱动相同极性的列传输线的任一侧的子像素上。

17. 一种液晶显示器，包含：

包括配置在子像素重复组内的多个子像素的显示屏，所述子像素重复组在一行内含有偶数个子像素，并且含有一列蓝色子像素；以及

用于把驱动器信号提供给显示屏内的子像素来发送具有极性模式的图像数据，使得驱动器信号引入的任何图像降级局部化在所述蓝色子像素列上的

装置。

18. 如权利要求 17 所述的液晶显示器，其中所述子像素重复组包含红色和绿色子像素构成的棋盘状图案，并且其间具有两列蓝色子像素。

19. 如权利要求 18 所述的液晶显示器，其中所述用于提供驱动器信号的装置从同一个列驱动器向两列蓝色子像素提供信号。

20. 如权利要求 17 所述的液晶显示器，还含有：

用于把校正信号提供给子像素组内一个或多个子像素的装置。

21. 一种液晶显示器，包含：

包含配置在至少一个子像素重复组内的多个子像素的显示装置，该子像素重复组在一行内含有偶数个子像素，还含有至少一列蓝色子像素；以及

用于向显示装置提供具有极性模式的图像数据的信号的驱动装置；所述驱动装置带有至少两个相位，这样选择这两个相位，使得置于任何子像素上的任何寄生效应实质上置于至少一列蓝色子像素上。

22. 如权利要求 21 所述的液晶显示器，还包含用于把校正信号发送到一个或多个子像素的装置。

23. 如权利要求 21 所述的液晶显示器，其中所述驱动装置包括用于把具有极性模式的图像数据发送给显示装置的多个两相驱动器芯片；并且其中这样选择每个驱动器芯片的相位，使得置于任何子像素上的任何寄生效应实质上置于位于在某一给定时间驱动相同极性的列传输线的任一侧的至少一列蓝色子像素上。

24. 一种用于校正液晶显示器内图像降级的方法，包括：

利用具有至少两个相位的驱动器电路把表示图像数据的信号提供给显示屏内的多个子像素；所述多个子像素排列在至少一个子像素重复组中，该子像素重复组在一行内含有偶数个子像素，其中所述重复组还含有一列蓝色子像素；表示图像数据的信号进一步对子像素实施了极性模式；以及

配置驱动器电路的相位，使得将信号引入的任何图像降级局部化在所述列的蓝色子像素上。

25. 一种液晶显示器，包含：

实质上由子像素重复组所组成的显示屏，该子像素重复组在第一方向具有偶数个子像素，所述子像素重复组进一步包括一列蓝色子像素；以及

将图像数据和极性信号发送给显示屏的驱动器电路；极性信号在显示屏上的多个子像素上产生实质上一致的亮度误差；

图像数据包括用于具有实质上一致的亮度误差的多个子像素的校正信号。

26. 如权利要求 25 所述的液晶显示器，其中校正信号是基于实质上一致的亮度误差的幅度的预定亮度校正值，该实质上一致的亮度误差通过经验化的显示屏测试来确定。

27. 如权利要求 25 所述的液晶显示器，其中极性信号包含点反转模式。

28. 如权利要求 27 所述的液晶显示器，其中点反转模式是  $2 \times 1$  点反转模式。

29. 如权利要求 27 所述的液晶显示器，其中点反转模式是  $1 \times 2$  点反转模式。

30. 如权利要求 29 所述的液晶显示器，其中周期性地逆转沿着第一方向的特定子像素的极性。

31. 如权利要求 25 所述的液晶显示器，其中极性信号包含 4 相位点反转模式。

32. 如权利要求 25 所述的液晶显示器，其中所述具有实质上一致的亮度误差的多个子像素是蓝色子像素。

33. 在包含显示屏的液晶显示器内，该显示屏实质上由子像素重复组所组成，所述子像素重复组在第一方向具有偶数个子像素，所述子像素重复组进一步包括一列蓝色子像素，用于在所述显示屏中校正图像降级的方法，该方法包含：

确定具有实质上一致的亮度误差的子像素；

确定要加到子像素上的校正信号；以及

将所述校正信号加到发给子像素的所述图像信号上。

34. 如权利要求 33 所述的方法，其中确定子像素还包含：

使用测试信号测量子像素所显示的误差。

35. 如权利要求 33 所述的方法，其中确定校正信号还包含：

经验为主地测试校正信号，并验证所述校正信号是否实质上校正误差。

带有分开蓝色子像素的新型液晶显示器中  
图像降级的校正

背景技术

在下列权利共有的美国专利申请书中，揭示有用来改善图像显示设备成本/性能曲线的一些新型的子像素排列：(1) 2001 年 7 月 25 号呈递、并且作为 6,903,754 号美国专利(第 '754 号专利)发布的，标题为“ARRANGEMENT OF COLOR PIXELS FOR FULL COLOR IMAGING DEVICE WITH SIMPLIFIED ADDRESSING”的美国专利申请序列第 09/916,232 号专利申请书；(2) 2002 年 10 月 22 号呈递、并且作为 2003/0128225 号美国专利申请公开(第 '225 号专利申请书)的，标题为“IMPROVEMENTS TO COLOR FLAT PANEL DISPLAY SUB-PIXEL ARRANGEMENTS AND LAYOUTS FOR SUB-PIXEL RENDERING WITH INCREASED MODULATION TRANSFER FUNCTION RESPONSE”的美国专利申请序列第 10/278,353 号专利申请书；(3) 2002 年 10 月 22 号呈递、并且作为 2003/0128179 号美国专利申请公开(第 '179 号专利申请书)的，标题为“IMPROVEMENTS TO COLOR FLAT DISPLAY SUB-PIXEL ARRANGEMENTS AND LAYOUTS FOR SUB-PIXEL RENDERING WITH SPLIT BLUE SUB-PIXELS”的美国专利申请序列第 10/278,352 号专利申请书；(4) 2002 年 9 月 13 号呈递、并且作为 2004/0051724 号美国专利申请公开(第 '724 号专利申请书)的，标题为“IMPROVED FOUR COLOR ARRANGEMENTS AND EMITTER FOR SUB-PIXEL RENDERING”的美国专利申请序列第 10/243,094 号专利申请书，(5) 2002 年 10 月 22 号呈递、并且作为 2003/0117423 号美国专利申请公开(第 '423 号专利申请书)的，标题为“IMPROVEMENTS TO COLOR FLAT PANEL DISPLAY SUB-PIXEL ARRANGEMENTS AND LAYOUTS WITH REDUCED BLUE LUMINANCE WELL VISIBILITY”的美国专利申请序列第 10/278,328 号专利申请书；(6) 2002 年 10 月 22 号呈递、并且作为 2003/0090581 号美国专利申

请公开（第‘581号专利申请书）的，标题为“COLOR DISPLAY HAVING HORIZONTAL SUB-PIXEL ARRANGEMENTS AND LAYOUTS”的美国专利申请序列第10/278,393号专利申请书；（7）2003年1月16号呈递、并且作为2004/0080479号美国专利申请公开（第‘479号专利申请书）的，标题为“IMPROVED SUB-PIXEL ARRANGEMENTS FOR STRIP DISPLAYS AND METHODS AND SYSTEMS FOR SUB-PIXEL RENDERING SAME”的美国专利申请序列第01/347,001号专利申请书。上述说明书的每一份，皆于此结合本说明书对其加以引用。

这些改进，当与上述那些专利申请书，以及此处结合本说明书加以引用的权利共有的美国专利申请书中所进一步揭示的一些子像素着色系统和方法结合起来时，其效果特别显著：（1）2002年1月16号呈递、并且作为2003/0034992号美国专利申请公开（第‘992号专利申请书）的，标题为“CONVERSION OF A SUB-PIXEL FORMAT DATA TO ANOTHER SUB-PIXEL DATA FORMAT”的美国专利申请序列第10/051,612号专利申请书；（2）2002年5月17号呈递、并且作为2003/0103058号美国专利申请公开（第‘058号专利申请书）的，标题为“METHODS AND SYSTEMS FOR SUB-PIXEL RENDERING WITH GAMMA ADJUSTMENT”的美国专利申请序列第10/150,355号专利申请书；（3）2002年8月8号呈递、并且作为2003/0085906号美国专利申请公开（第‘906号专利申请书）的，标题为“METHODS AND SYSTEMS FOR SUBPIXEL RENDERING WITH ADAPTIVE FILTERING”的美国专利申请序列第10/215,843号专利申请书；（4）2003年3月4号呈递、并且作为2004/0196302号美国专利申请公开（第‘302号专利申请书）的，标题为“SYSTEMS AND METHODS FOR TEMPORAL SUB-PIXEL RENDERING OF IMAGE DATA”的美国专利申请序列第10/379,767号专利申请书；（5）2003年3月4号呈递、并且作为2004/0174380号美国专利申请公开（第‘380号专利申请书）的，标题为“SYSTEMS AND METHODS FOR MOTION ADAPTIVE FILTERING”的美国专利申请序列第10/379,765号专利申请书；（6）2002年3月4号呈递、并且作为6,917,368号美国专利（第‘368号专利）发布的，标题为“SUB-PIXEL

RENDERING SYSTEM AND METHOD FOR IMPROVED DISPLAY VIEWING ANGLES”的美国专利申请序列第 10/379,766 号专利申请书; (7) 2002 年 4 月 7 日呈递、并且作为 2004/0196297 号美国专利申请公开(第 ‘297 号专利申请书)的, 标题为 “IMAGE DATA SET WITH EMBEDDED PRE-PIXEL RENDERED IMAGE”的美国专利申请序列第 10/409,413 号专利申请书。上述一些说明书, 皆于此结合本说明书对其全部加以引用。

#### 附图说明

构成本说明书的一部分而结合在本说明书内的一些附图, 是用来解说本发明的示范性的具体实施方案和实施例, 这些附图连同有关叙述则用来解释本发明的原理。

图 1A 示出带有  $1 \times 1$  点反转模式的传统 RGB 条纹显示屏。

图 1B 示出带有  $1 \times 2$  点反转模式的传统 RGB 条纹显示屏。

图 2 示出具有新型子像素重复组的显示屏, 该重复组在第一(行)方向上具有偶数个子像素。

图 3 描述具有图 2 的重复组、且带有多个标准驱动器芯片的显示屏, 其中将图像的任何降级放置到蓝色子像素上。

图 4 对于图 3 的多个驱动器芯片的相位关系进行了描述。

图 5 描述具有图 2 的重复组的显示屏, 其中驱动该显示屏的驱动器芯片是 4 相位芯片, 其中将图像的任何降级放置到蓝色子像素上。

图 6 描述具有一种子像素重复组的显示屏, 这种子像素重复组具有两个窄的蓝色子像素列, 其中将实质上全部或大部分的图像降级的放置在这些窄的蓝色子像素列上。

#### 具体实施方式

现在将对在附图中所示例说明的那些具体实施方案和实施例作详细的参考。在可能的地方, 将在所有附图中采用相同的参考号码来称谓相同或类似的部件。

图 1A 对于有源矩阵液晶显示器 (AMLCD) 示出显示屏 100 上传统的 RGB 条纹结构, 该有源矩阵液晶显示器具有薄膜晶体管 (TFT) 116 来分别激活那些单独的彩色子像素—红色子像素 104、绿色子像素 106 和蓝色子像

素 108。如在图中所可见到的，该显示屏所含有的子像素重复组 102 是由一个红色子像素、一个绿色子像素和一个蓝色子像素所组成。

如图中所还示出的，每个子像素与一根列传输线（每个由列驱动器 110 来驱动）和一根行传输线（例如 112 和 114）相连接。在有源矩阵液晶显示器显示屏领域，根据点反转模式来驱动显示屏以减少色度亮度干扰和闪烁是众所周知的。图 1A 描述一种特定的点反转模式——即  $1 \times 1$  点反转——由在每个子像素中心处所给出的“+”和“-”极性来表示。每根行传输线通常与薄膜晶体管 116 的栅（图 1A 中未示出）相连接。通过列传输线发送的图像数据通常连接到每个薄膜晶体管的源极。图像数据每次一行地写入显示屏，而且被赋予如此处作为“奇”模式（O）或“偶”模式（E）所表示的极性偏转模式。如图所示，在指定次以“奇”极性模式来写行 112，而在下一次则以“偶”极性模式写行 114。在这个  $1 \times 1$  点反转模式中，极性每次一行地交替变更为奇模式和偶模式。

图 1B 描述另一种传统的 RGB 条纹显示屏，它具有另一种点反转模式——即  $1 \times 2$  点反转。此处，极性模式每经历两行变化一次——与在  $1 \times 1$  点反转中的每一行相反。在这两种点反转模式中，可观察到：(1) 在  $1 \times 1$  点反转中，物理上相邻的两个子像素（在水平和垂直两个方向都是）具有不同的极性；(2) 在  $1 \times 2$  点反转中，在水平方向上物理上相邻的两个子像素具有不同的极性；(3) 跨越任一给定行，每个相继彩色子像素的极性皆与其相邻的极性相反。因此，例如，沿一行两连续红色子像素将是（+，-）或（-，+）。当然，在  $1 \times 1$  点反转中，沿一列两连续的红色子像素将具有相反极性；然而在  $1 \times 2$  点反转中，每两个连续红色子像素所构成的组将具有相反的极性。这种极性改变减少了可见的视觉缺陷，这些缺陷常发生于在有源矩阵液晶显示器的显示屏上着色的特定图像。

图 2 示出由重复子像素组 202 所组成的显示屏（如在第 ‘225 号专利申请书进一步所述）。如所可见到的，重复子像素组 202 为包含由红色子像素和蓝色子像素组成的棋盘状图案的 8 子像素重复组，而在这些红色子像素和蓝色子像素之间，带有两列减缩区域的绿色子像素。如果把标准的  $1 \times 1$  点反转模式应用到由这种重复组所组成的显示屏（如图 2 所示），显然 RGB 条纹显

示屏的上述属性（即，在一行和/或一列中的连续彩色子像素具有不同极性）马上会受到破坏。这种情况可能引起许多视觉缺陷，可观察到地呈现在显示屏上——特别是在显示某些图像的图案时。这种现象在用其它新型子像素重复组——例如，图 1 的第 ‘179 号专利申请书的子像素重复组——和其它跨越一行的重复子像素个数不是奇数的重复组时都会发生。因此，由于传统 RGB 条纹显示屏在其重复组内具有三个这种子像素（即红色、绿色和蓝色子像素），所以这些传统的显示屏不必要违反上述条件。然而，在本申请书中图 2 的重复组，在其重复组内跨越某一行具有 4 个（即偶数个）子像素（例如，红色、绿色、蓝色和绿色）。可以意识到，这里所描述的实施例，可等同地应用到所有这种偶模数重复组。

为了防止有源矩阵液晶显示器的图像降级以及其它的问题，不但沿着每一选择行的，数据传输线传递的极性必须随机化，而且数据传输线传递的极性对于显示器内每一种彩色和每个位置也必须随机化。尽管这种随机化对于与通常使用的交替列反转数据驱动器系统结合的 RGB 三色子像素来说，是很自然地出现的，但当沿行传输线采用偶数个子像素时，这种随机化就较难实现。

在一个偶模数设计实施例中，行是由较小的绿色子像素和数量较少但较大的红色与蓝色子像素的组合所形成。通常，数据传输线传递的极性在交替的数据传输线上是相反的，从而数据传输线任一侧的每个子像素大约等同地与其电容性地耦合。这样，这些电容引起的瞬态误差大约相等且相反，从而在子像素自身上趋向彼此抵消掉。然而在本例子中，相同彩色的子像素的极性是相同的，从而可能发生图像降级。

图 3 示出使用  $2 \times 1$  点反转的偶模数像素布局。由于相同彩色子像素在极性上交替变更，垂直方向的图像降级被消除了。通过周期性地变化点反转的相位，减少了由相同彩色子像素造成的水平方向的图像降级。驱动器芯片 301A 到 301D 向显示器提供数据；这些驱动器的输出被驱动为  $+, -, +, -, \dots$  或  $-, +, -, +, \dots$ 。对于显示器前面 4 行，在图 4 中示出了极性的相位设计。例如，芯片 301B 的第一列具有相位  $-, -, +, +, \dots$ 。

在一个实施例中，一个子像素——位于在某一给定时间驱动相同极性的

列传输线的任一侧——对于任何给定的图像信号可能受到亮度的减低。如此，两个目标是：减少受影响的子像素的数目；以及减少无法避免被这样影响的任何特定子像素的图像降级效应。本说明书内，以及在结合于本说明书内的其它相关说明书内，设计了几种技术来使受影响的子像素的数目和图像降级子像素的效应这两者最小化。

一种这样的技术是，如果该质量下降是无法避免的话，则挑选会有质量下降的子像素。在图 3 中，这样设计该相位，从而将画有圆圈的蓝色子像素 302 上的相同极性的发生局部化。以这种方式，沿一行的相同彩色的子像素的极性每两个驱动器芯片反转一次，这样将使水平方向的图像降级最小化或消除。这些周期性的、画有圆圈的蓝色子像素 302 将比阵列内的其它蓝色子像素稍许暗一些（对于通常的黑液晶显示器），或稍许亮一些（对于通常的白液晶显示器），但由于肉眼对于蓝色亮度变化不敏感，所以这种差别实质上较少可见。

再另一种技术是对任何受影响的子像素附加校正信号。如果知道哪些子像素会有图象质量下降，则有可能把校正信号附加到图像数据信号上。例如，在本说明书中以及其它说明书中提及的寄生电容中的大多数，倾向于降低受影响的子像素的亮度量。因而可能直接理论推断地或完全凭经验地（例如，通过特定显示屏上的测试图案）确定显示屏上子像素的性能特性，从而加回信号来对降级进行校正。特别是对于图 3，如果需要对画有圆圈的子像素上的小误差进行校正，则可以把校正项附加到用于画有圆圈的蓝色子像素的数据上。

在本发明的再另一个实施例中，有可能设计将可进一步减轻图像降级效应的不同的驱动器芯片。如图 5 中所示，为了极性反转使用 4 相位时钟。通过使用这种模式或类似的模式，在阵列中只有蓝色子像素具有相同极性图像降级。然而，由于所有的像素都等同的降级，这对于人眼实质上将较少可见。如果需要，可应用校正信号来对较暗或较亮的蓝色子像素进行补偿。

这些驱动器的波形，可利用数据驱动器芯片来产生，该数据驱动器芯片可提供一种电源切换系统，该系统比在相对简单的交替极性反转设计中所采用的更为复杂。在这个两级数据驱动器设计中，如同在第一级中一样地生成

模拟信号。然而，极性转换级是通过在数据驱动器第二级中的，其自身的交叉连接矩阵来驱动，以提供所指出的较复杂的极性反转。

此处所述的技术的再另一个实施例，是将沿行和列两个方向跨过显示屏的蓝色子像素子集上的图像降级效应局部化。例如，可以使用蓝色子像素的“棋盘状图案”（即沿行和/或列的任意一个方向跳过每隔一个蓝色子像素）来使图像降级信号局部化。如以上所提及的，人眼——利用其在蓝色空间分辨率方面的低敏感性——将较少可能注意到该误差。将可意识到，可以选择其它蓝色子像素子集来使误差局部化。另外，带有4相位或更少相位的不同驱动器芯片，也可能驱动这种显示屏。

图6是显示屏600的再另一个实施例，该显示屏实质上由偶模数子像素重复组602所组成。于此情况，重复组602含有红色子像素104和绿色子像素106所构成的棋盘状图案，中间放置了两列蓝色子像素108。如所指出的，可能（但非必要一定如此）蓝色子像素具有比红色和绿色子像素小的宽度。如可见到的，两相邻的蓝色子像素列可以利用内部连线604来共享同一个列驱动器，可能蓝色子像素的薄膜晶体管适当地重布局来避免确切的数据值共享。

利用执行 $2 \times 1$ 点反转的标准列驱动器，可以看到，蓝色子像素列606与其右侧紧接着的的红色和绿色子像素列具有相同的极性。虽然这可能导致图像降级（可用某些校正信号来补偿），但优点是该图像降级被局部化在暗色（即蓝色）子像素列上，从而人眼较少看得出来。

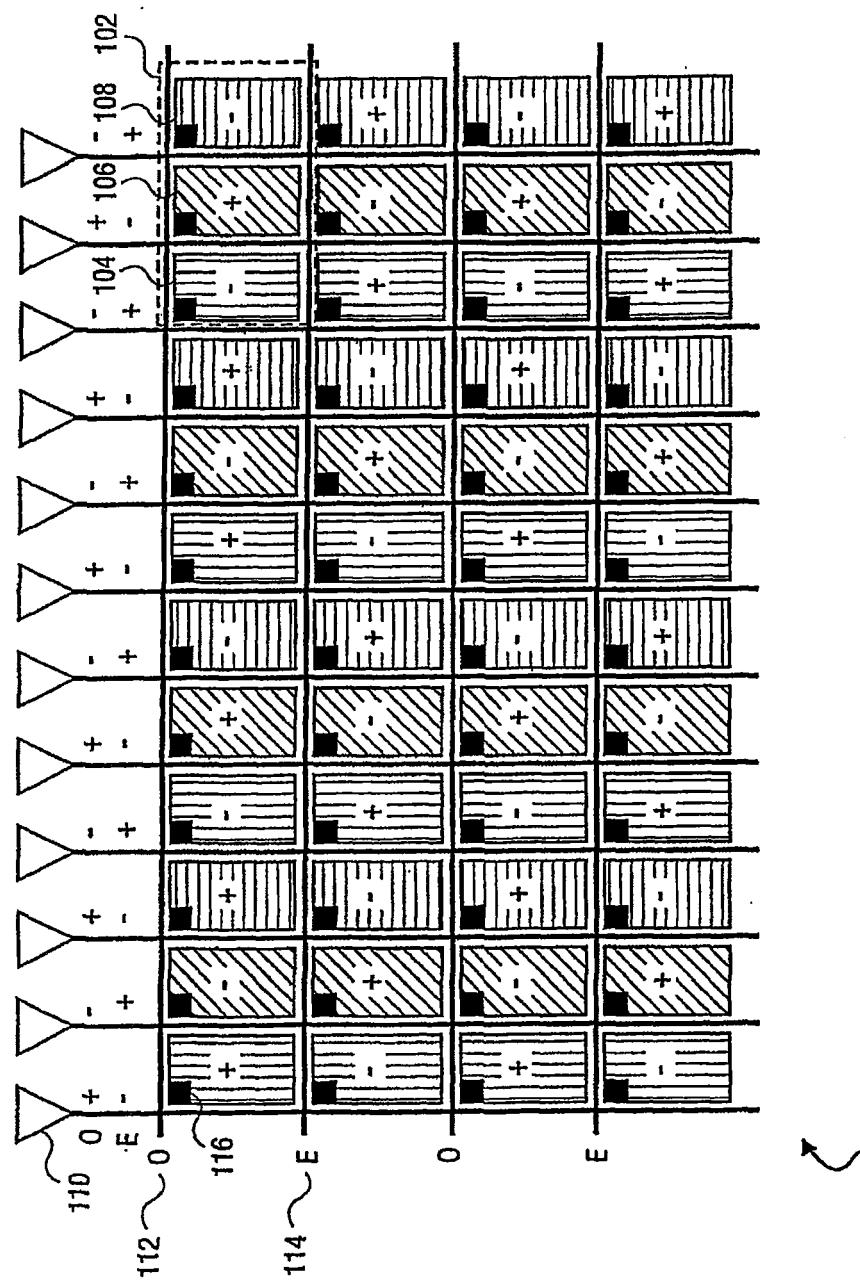


图 1A  
(现有技术)

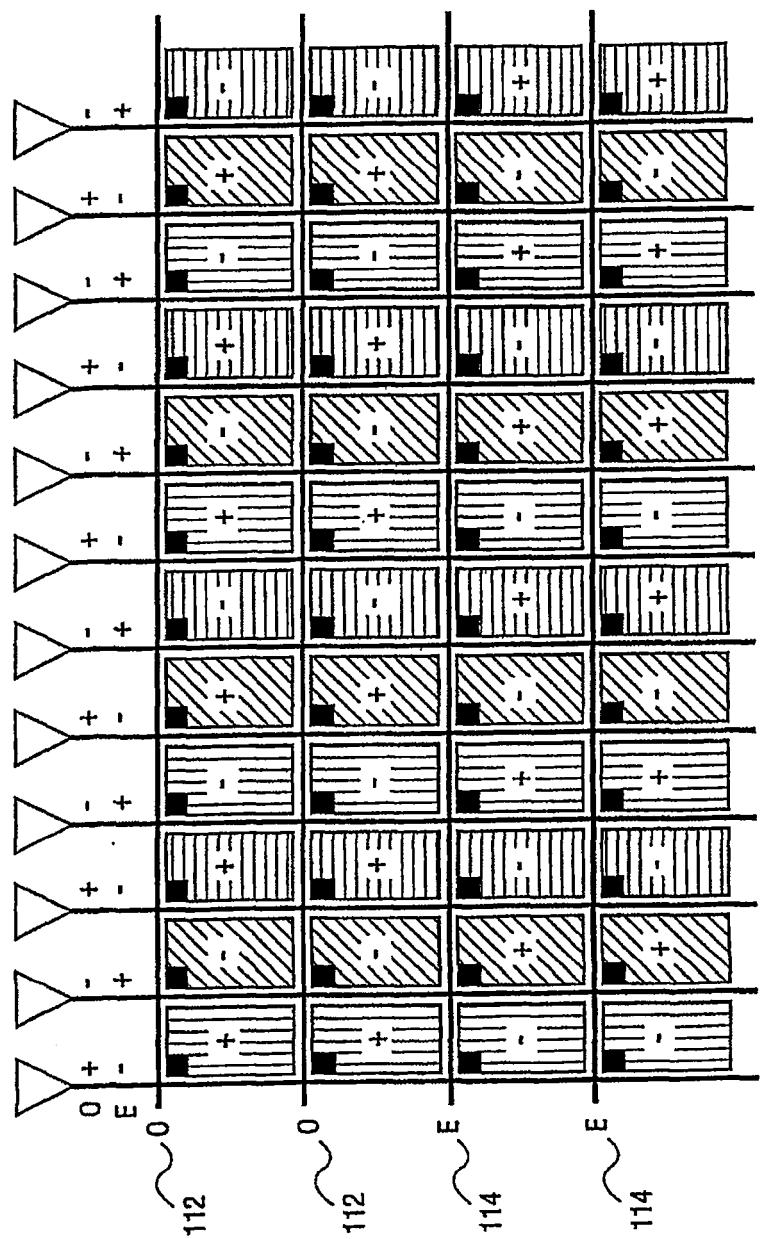


图 1B  
(现有技术)

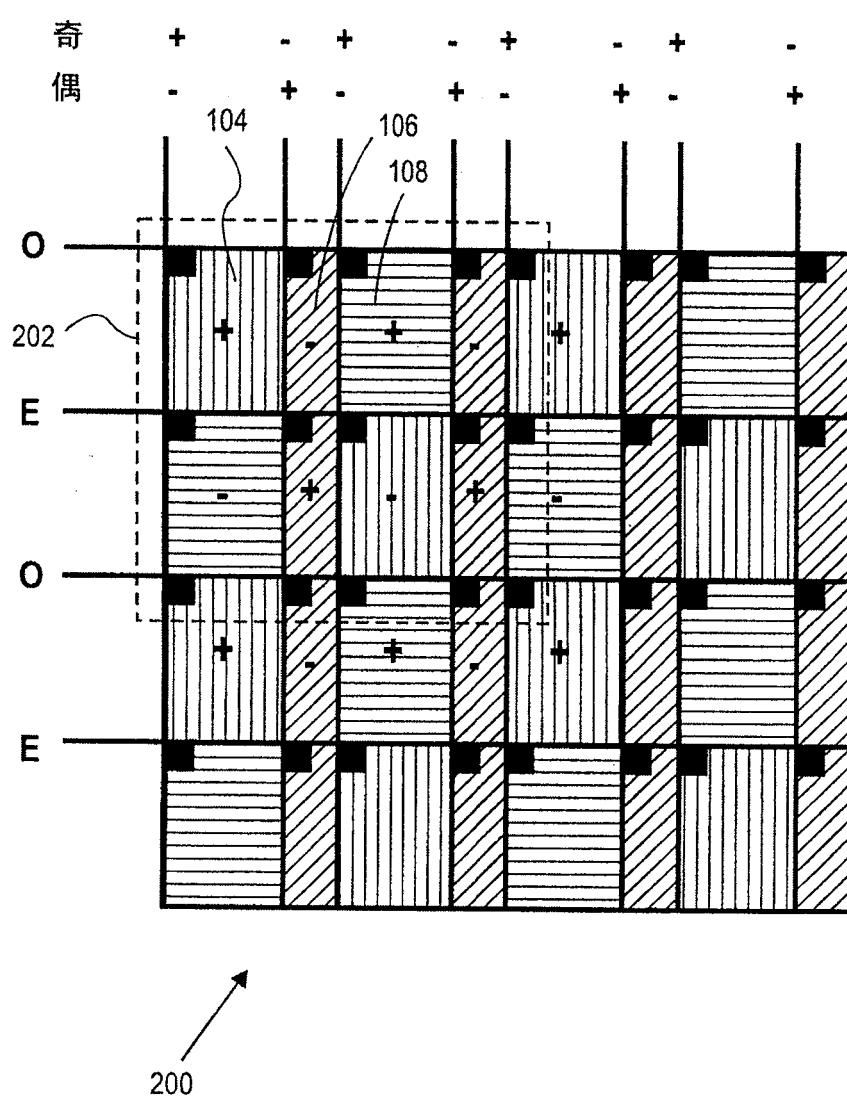


图 2

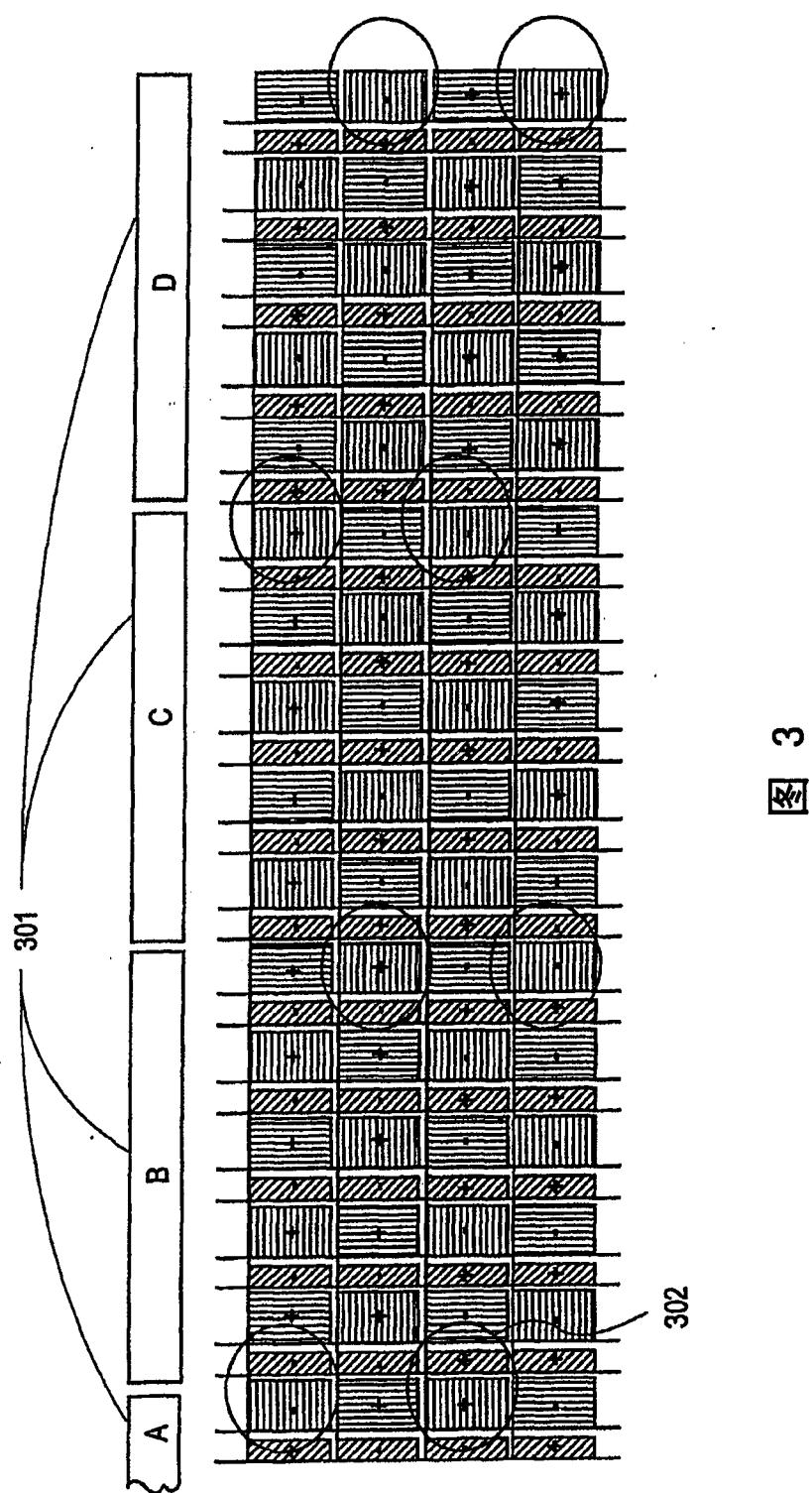


图 3

	301A	301B	301C	301D		
1	+	-	-	+	-	••••
2	-	+	-	+	-	••••
3	-	+	+	-	-	••••
4	+	-	+	-	-	••••

图 4

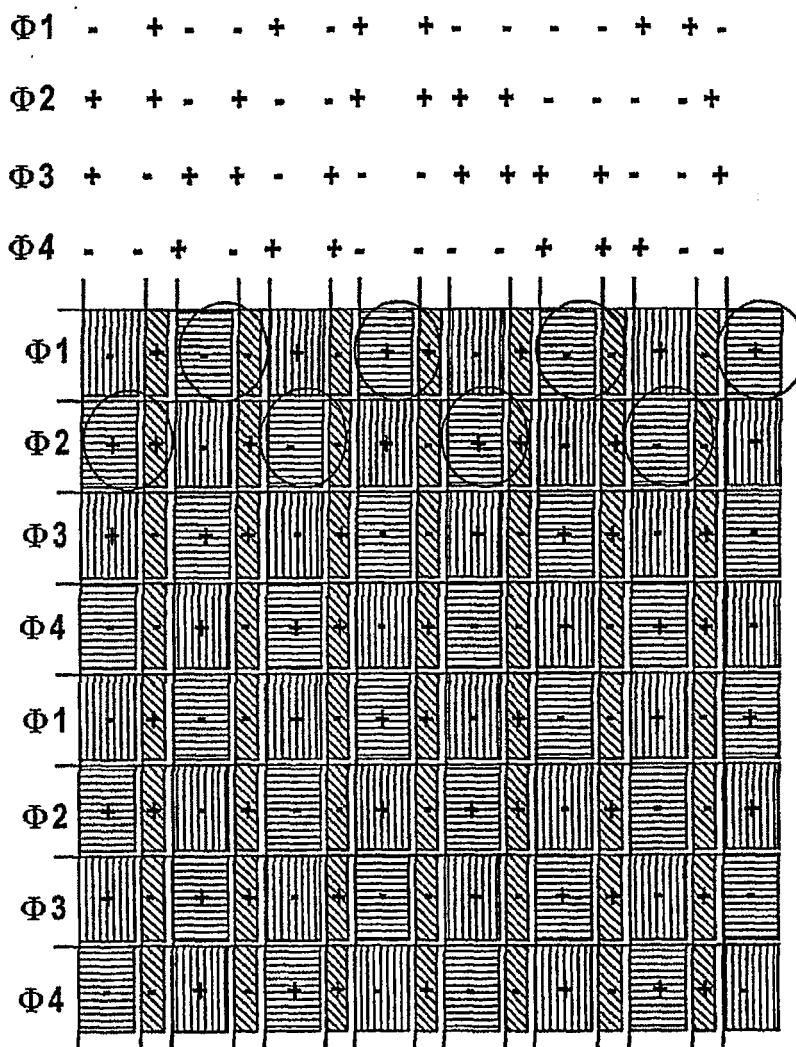


图 5

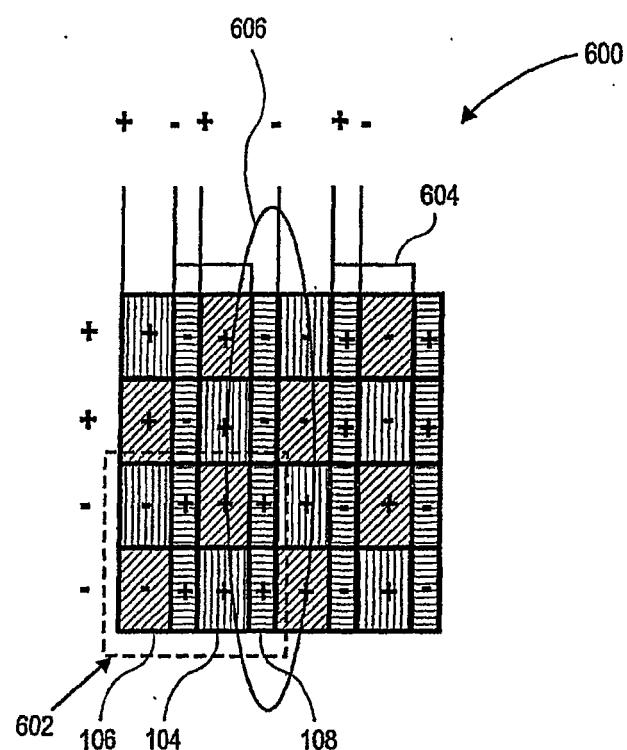


图 6

专利名称(译)	带有分开蓝色子像素的新型液晶显示器中图像降级的校正		
公开(公告)号	<a href="#">CN100583218C</a>	公开(公告)日	2010-01-20
申请号	CN200480015713.X	申请日	2004-06-04
[标]申请(专利权)人(译)	克雷沃耶提公司		
申请(专利权)人(译)	克雷沃耶提公司		
当前申请(专利权)人(译)	三星电子株式会社		
[标]发明人	汤玛斯劳埃得克莱戴尔 罗杰尔格林司徒尔特		
发明人	汤玛斯·劳埃得·克莱戴尔 罗杰尔·格林·司徒尔特		
IPC分类号	G09G3/36 G09G5/00 G09G5/02 G09G5/10 H04N3/14		
CPC分类号	G09G3/3614 G09G2320/0209 G09G3/3648 G09G2320/0233 G09G2300/0452 G09G3/3685 G09G2320/0204 G09G3/3607		
审查员(译)	杨雪		
优先权	10/696236 2003-10-28 US 10/456839 2003-06-06 US		
其他公开文献	CN1802686A		
外部链接	<a href="#">Espacenet</a> <a href="#">Sipo</a>		

### 摘要(译)

揭示了用于校正液晶显示屏上图像降级信号的系统和方法。由于其上不完善的点反转模式，对于由在第一方向具有偶数个子像素的子像素重复组所组成的显示屏，可能具有寄生电容和其它的信号误差。揭示了用于信号校正和把误差局部化到特定的子像素上的技术。

