



(12) 发明专利申请

(10) 申请公布号 CN 103823315 A

(43) 申请公布日 2014. 05. 28

(21) 申请号 201410045120. 3

(22) 申请日 2011. 03. 18

(30) 优先权数据

10-2010-0024915 2010. 03. 19 KR

(62) 分案原申请数据

201110066288. 9 2011. 03. 18

(71) 申请人 乐金显示有限公司

地址 韩国首尔

(72) 发明人 吴锦美 安龙秀 南敬真 李汉锡

(74) 专利代理机构 北京三友知识产权代理有限公司 11127

代理人 李辉 吕俊刚

(51) Int. Cl.

G02F 1/1333 (2006. 01)

G06F 3/041 (2006. 01)

G06F 3/044 (2006. 01)

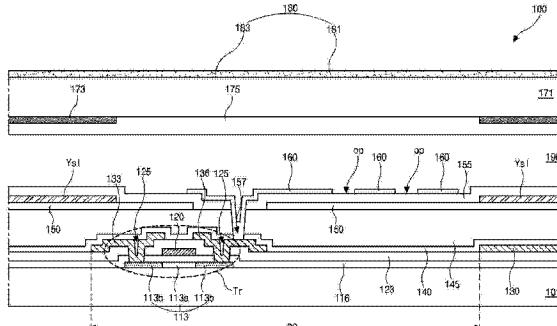
权利要求书1页 说明书9页 附图7页

(54) 发明名称

触摸感测式液晶显示装置及其制造方法

(57) 摘要

触摸感测式液晶显示装置及其制造方法。一种触摸感测式液晶显示装置包括：阵列基板，其包括第一基板、公共电极、像素电极和触摸感测单元；滤色器基板，其包括第二基板，并且面对所述阵列基板；防静电层，其在所述第二基板的外侧上，并且包括无机材料和导电粒子；以及液晶层，其位于所述第一基板与所述第二基板的内侧之间。



1. 一种触摸感测式液晶显示装置，该触摸感测式液晶显示装置包括：

液晶板，所述液晶板包括第一基板、面对所述第一基板的第二基板以及介于所述第一基板和所述第二基板之间的液晶层，其中，在所述第一基板的内侧上形成有像素电极和公共电极，并且所述公共电极被设置在多个触摸块中的每一个中，并且其中，在所述第二基板的内侧上形成有滤色器；以及

防静电层，所述放静电层在所述第二基板的外侧上，并且包括无机材料的基底层和所述基底层中的多个导电粒子，

其中，通过由用户的手指、所述防静电层和所述公共电极构成的电容器来检测用户的触摸。

2. 根据权利要求 1 所述的触摸感测式液晶显示装置，其中，所述防静电层具有几万欧姆每平方 (Ω / sq) 至几十万欧姆每平方 (Ω / sq) 的薄层电阻。

3. 根据权利要求 2 所述的触摸感测式液晶显示装置，该触摸感测式液晶显示装置还包括：

X 方向感测线，其位于在所述公共电极上并与选通线交叠；以及

Y 方向感测线，其位于在所述公共电极上并与数据线交叠，

其中，所述公共电极、所述 X 方向感测线和所述 Y 方向感测线形成触摸感测单元。

4. 根据权利要求 3 所述的触摸感测式液晶显示装置，其中，所述触摸感测单元通过所述电容器检测所述用户的触摸。

5. 根据权利要求 1 所述的触摸感测式液晶显示装置，其中，通过所述防静电层对静电进行放电。

触摸感测式液晶显示装置及其制造方法

[0001] 本申请是原案申请号为 201110066288.9 的发明专利申请(申请日 :2011 年 3 月 18 日,发明名称 : 触摸感测式液晶显示装置及其制造方法)的分案申请。

技术领域

[0002] 本发明涉及液晶显示(LCD)装置,更具体地说,涉及包括防静电层的触摸感测式液晶显示装置及其制造方法。

背景技术

[0003] 近来, LCD 装置由于其低功耗和便携性已广泛用作下一代技术密集且有附加值的装置。通常, LCD 装置使用液晶分子的光学各向异性和偏振特性来产生图像。由于液晶分子的光学各向异性, 入射到液晶分子上的光的折射取决于液晶分子的配向(alignment)方向。液晶分子具有能沿特定方向配向的细长形状。能通过施加电场来控制液晶分子的配向方向。因此, 液晶分子的配向根据所施加的电场的方向而变化, 并且由于光学各向异性, 光沿液晶分子的配向方向折射, 从而显示图像。

[0004] 由于包括薄膜晶体管(TFT)作为开关元件、被称为有源矩阵 LCD (AM-LCD) 装置的 LCD 装置具有高分辨率和显示运动图像的优异特性, 所以 AM-LCD 装置已被广泛使用。

[0005] AM-LCD 装置包括阵列基板、滤色器基板和插入在这二者之间的液晶层。阵列基板可包括像素电极和 TFT, 滤色器基板可包括滤色器层和公共电极。AM-LCD 装置由像素电极和公共电极之间的电场驱动, 以具有优异的透射率和孔径比特性。然而, 由于 AM-LCD 装置使用垂直电场, 所以 AM-LCD 装置具有较差的视角。

[0006] 面内切换(IPS)模式 LCD 装置或边缘场切换(FFS)模式 LCD 装置可用于解决上面提到的限制。图 1 是根据现有技术的 IPS 模式 LCD 装置的截面图。如图 1 所示, 阵列基板和滤色器基板分离并互相面对。阵列基板包括第一基板 10、公共电极 17 和像素电极 30。尽管未示出, 但阵列基板可包括 TFT、选通线、数据线等。滤色器基板包括第二基板 9、滤色器层(未示出)等。液晶层 11 插入在第一基板 10 与第二基板 9 之间。由于公共电极 17 和像素电极 30 在同一水平面上形成在第一基板 10 上, 所以在公共电极 17 与像素电极 30 之间产生水平电场“L”。液晶层 11 的液晶分子由水平电场驱动, 使得 IPS 模式 LCD 装置具有宽视角。

[0007] 图 2A 和图 2B 是示出根据现有技术的 IPS 模式 LCD 装置的开启 / 关闭状态的截面图。如图 2A 所示, 当电压施加到 IPS 模式 LCD 装置时, 公共电极 17 和像素电极 30 上方的液晶分子 11a 不变。但是公共电极 17 与像素电极 30 之间的液晶分子 11b 由于水平电场“L”而水平排列。由于液晶分子通过水平电场来排列, 所以 IPS 模式 LCD 装置具有宽视角的特性。图 2B 示出当电压未施加到 IPS 模式 LCD 装置时的状况。因为公共电极 17 与像素电极 30 之间没有产生电场, 所以液晶分子 11 的排列没有改变。

[0008] 在 FFS 模式 LCD 装置中, 像素电极和公共电极中的一个在像素区具有板形, 并且像素电极和公共电极中的另一个具有开口。像素电极和公共电极形成在下基板上。结果, 液

晶分子由像素电极与公共电极之间的边缘场驱动。

[0009] 遗憾的是,由于在 IPS 模式 LCD 装置或 FFS 模式 LCD 装置的上基板上不存在由导电材料形成的公共电极,所以在上基板的外侧上需要由诸如铟锡氧化物(ITO)和铟锌氧化物(IZO)的透明导电材料形成的防静电层,以防止由于静电所导致的问题。通常,防静电层具有约 200 埃(Å)的厚度,以及约 500 欧姆每平方(Ω /sq)的薄层电阻。因为防静电层的薄层电阻与金属材料的薄层电阻基本相同,所以由于防静电层,静电不会对装置造成损坏。

[0010] IPS 模式 LCD 装置或 FFS 模式 LCD 装置用于电视、投影仪、移动电话、PDA 等。近来,移动装置包括触摸传感器,使得能通过触摸来操作该装置。

[0011] 遗憾的是,即使电容覆盖式触摸传感器被包含在 IPS 模式 LCD 装置或 FFS 模式 LCD 装置的单元(cell)中,但是由于 IPS 模式 LCD 装置或 FFS 模式 LCD 装置的由诸如铟锡氧化物(ITO)和铟锌氧化物(IZO)的透明导电材料形成的防静电层,导致不能检测由触摸产生的电容变化。也就是说,不能通过触摸传感器来操作现有技术的 IPS 模式 LCD 装置或 FFS 模式 LCD 装置。

[0012] 更具体地说,当用户将他的手指触摸到 IPS 模式 LCD 装置或 FFS 模式 LCD 装置上时,在手指与 IPS 模式 LCD 装置或 FFS 模式 LCD 装置的防静电层之间产生电容。该电容通过防静电层放电到外部空间,使得不能通过电容覆盖式触摸传感器来检测用户的触摸。如果为了触摸感测而去除防静电层,则静电会造成损坏。

发明内容

[0013] 因此,本发明致力于基本上消除了由于现有技术的限制和缺点所导致的一个或更多个问题的触摸感测式 LCD 装置及其制造方法。

[0014] 本发明的附加特征和优点将在以下的说明书中进行阐述,并且将根据说明书而部分地变得明显,或者可以通过对本发明的实践来了解。可以通过书面的说明书及其权利要求书以及附图中具体指出的结构来实现和获得本发明的目的和其它优点。

[0015] 为了实现这些和其它优点,根据本发明的目的,如这里具体实施和广泛描述的,一种触摸感测式液晶显示装置包括:阵列基板,其包括第一基板、公共电极、像素电极和触摸感测单元;滤色器基板,其包括第二基板,并且面对所述阵列基板;防静电层,其在所述第二基板的外侧上,并且包括无机材料和导电粒子;以及液晶层,其位于所述第一基板与所述第二基板的内侧之间。

[0016] 在本发明的另一方面中,一种制造触摸感测式液晶显示装置的方法包括:在第一基板上形成选通线、数据线、薄膜晶体管、公共电极、像素电极和触摸感测单元;在第二基板的外侧上形成防静电层,所述防静电层包括无机材料和导电粒子;以及接合所述第一基板和所述第二基板,所述第一基板与所述第二基板之间插入有液晶层。

[0017] 在本发明的另一方面中,一种制造触摸感测式液晶显示装置的方法包括:在第一基板上形成选通线、数据线、薄膜晶体管、公共电极、像素电极和触摸感测单元;将第二基板接合到所述第一基板,以形成液晶面板,其中所述液晶面板具有第一厚度;蚀刻所述第一基板和所述第二基板中的每一个的外侧,使得所述液晶面板具有比所述第一厚度小的第二厚度;以及在所述第二基板的外侧上形成防静电层,所述防静电层包括无机材料和导电粒子。

[0018] 应该理解,本发明前面的一般描述和下面的具体描述都是示例性和说明性的,并

且旨在对要求保护的本发明提供进一步说明。

附图说明

- [0019] 附图被包括进来以提供对本发明进一步的理解，并被并入本说明书且构成本说明书的一部分，附图例示了本发明的实施方式，并且与描述一起用于解释本发明的原理。
- [0020] 图 1 是根据现有技术的 IPS 模式 LCD 装置的截面图。
- [0021] 图 2A 和图 2B 是示出根据现有技术的 IPS 模式 LCD 装置的开启 / 关闭状态的截面图。
- [0022] 图 3 是根据本发明的用于触摸感测式 LCD 装置的阵列基板的示意性平面图。
- [0023] 图 4 是示出根据本发明的用于触摸感测式 LCD 装置的阵列基板的一部分的平面图。
- [0024] 图 5 是沿图 4 的线 V-V 截取的截面图。
- [0025] 图 6 是沿图 4 的线 VI-VI 截取的截面图。
- [0026] 图 7A 至图 7D 是示出根据本发明实施方式的触摸感测式 LCD 装置的制造工艺的截面图。
- [0027] 图 8A 至图 8E 是示出根据本发明实施方式的触摸感测式 LCD 装置的制造工艺的截面图。

具体实施方式

- [0028] 现在将详细参照优选实施方式，附图中例示了其示例。
- [0029] 图 3 是根据本发明的用于触摸感测式 LCD 装置的阵列基板的示意性平面图。
- [0030] 如图 3 所示，在阵列基板上限定多个触摸块 TB。此外，在各触摸块 TB 中限定第一区 A1、第二区 A2 和第三区 A3。第二区 A2 被设置在第一区 A1 与第三区 A3 之间。触摸块 TB 是触摸感测的单位区域。在第一区 A1、第二区 A2 和第三区 A3 中的每一个中限定多个像素区 P。
- [0031] 多条选通线 119 沿第一方向（即，X 方向）延伸，多条数据线 130 沿第二方向（即，Y 方向）延伸。选通线 119 和数据线 130 互相交叉，以限定像素区 P。
- [0032] 此外，X 方向感测线 Xs1 穿过第一区 A1 和第三区 A3 沿第一方向延伸。X 方向感测线 Xs1 设置在选通线 119 上方。也就是说，X 方向感测线 Xs1 与选通线 119 交叠。一个触摸块 TB 中的第一区 A1 和第三区 A3 中的 X 方向感测线 Xs1 电连接到第二区 A2 中的连接线 152。连接线 152 沿选通线 119 延伸，并与选通线 119 间隔开，以避免短路。连接线 152 可由与选通线 119 相同的材料形成，并被设置在与选通线 119 相同的层。连接线 152 的一端通过第一连接图案 162 连接到第一区 A1 中的 X 方向感测线 Xs1，连接线 152 的另一端通过第二连接图案 164 连接到第三区 A3 中的 X 方向感测线 Xs1。
- [0033] Y 方向感测线 Ys1 穿过第二区 A2 沿第二方向延伸。Y 方向感测线 Ys1 设置在数据线 130 上方。也就是说，Y 方向感测线 Ys1 与数据线 130 交叠。由于 Y 方向感测线 Ys1 设置在与连接线 152 不同的层，所以不存在短路。
- [0034] 尽管未示出，但形成有具有板形的公共电极与具有开口的像素电极之间，并且二者之间具有绝缘层。一个像素区中的像素电极与另一像素区中的像素电极分离。一个触摸

块 TB 中的公共电极与另一触摸块 TB 中的公共电极分离。此外，第一区 A1、第二区 A2 和第三区 A3 中的公共电极互相分离。X 方向感测电路设置在 X 方向感测线 Xsl 的一端，Y 方向感测电路设置在 Y 方向感测线 Ysl 的一端。X 方向感测电路和 Y 方向感测电路位于包括触摸块 TB 的显示区的外围的非显示区。

[0035] 当一个触摸块 TB 被触摸时，X 方向感测电路和 Y 方向感测电路分别通过 X 方向感测线 Xsl 和 Y 方向感测线 Ysl 来检测像素与公共电极之间的电容变化。结果，被触摸的触摸块 TB 的位置被感测。

[0036] 图 4 是示出根据本发明的用于触摸感测式 LCD 装置的阵列基板的一部分的平面图。图 5 是沿图 4 的线 V-V 截取的截面图，图 6 是沿图 4 的线 VI-VI 截取的截面图。图 4 示出各自包括一个像素区的第一区至第三区。然而，如图 3 所示，第一区至第三区中的每一个可具有至少一个像素区。

[0037] 如图 4 至图 6 所示，选通线 119 和数据线 130 形成在第一基板 101 上。选通线 119 与数据线 130 互相交叉，以限定第一像素区 P1、第二像素区 P2 和第三像素区 P3。第一像素区 P1、第二像素区 P2 和第三像素区 P3 分别包括在第一区 A1、第二区 A2 和第三区 A3 中。

[0038] 在各像素区 P 中，形成有包括半导体层 113、栅极 120、源极 133 和漏极 136 的薄膜晶体管(TFT) Tr。栅极 120 和源极 133 分别从选通线 119 和数据线 130 延伸，使得 TFT Tr 电连接到选通线 119 和数据线 130。

[0039] 半导体层 113 由多晶硅形成。半导体层 113 的中心的由本征多晶硅形成的第一半导体区 113a 用作沟道，第一半导体区 113a 的两侧的第二半导体区 113b 掺杂有高浓度杂质。栅绝缘层 116 形成在半导体层 113 上。

[0040] 栅极 120 形成在栅绝缘层 116 上，并与第一半导体区 113a 相对应。选通线 119 形成在栅绝缘层 116 上，并连接到栅极 120。连接线 152 也形成在栅绝缘层 116 上，并与选通线 119 平行。连接线 152 与选通线间隔开。连接线 152 设置在第二区 A2 的第二像素区 P2 中，连接线 152 的两端分别设置在第一区 A1 的第一像素区 P1 中和第三区 A3 的第三像素区 P3 中。

[0041] 层间绝缘层 123 形成在选通线 119、栅极 120 和连接线 152 上。例如，层间绝缘层 123 可由无机绝缘材料(例如，氧化硅或氮化硅)形成。对层间绝缘层 123 和栅绝缘层 116 进行构图，以形成暴露半导体层 113 的第二半导体区 113b 的半导体接触孔 125。

[0042] 在层间绝缘层 123 上，形成与选通线 119 交叉的数据线 130。此外，源极 133 和漏极 136 形成在层间绝缘层 123 上。源极 133 和漏极 136 分别通过半导体接触孔 125 接触第二半导体区 113b。

[0043] 如上面提到的，半导体层 113、栅绝缘层 116、栅极 120、层间绝缘层 123、源极 133 和漏极 136 构成 TFT Tr。这可被称为顶棚型(top gate type)TFT。另选地，可以使用底棚型(bottom gate type)TFT，其中半导体层位于作为 TFT 的下层的栅极与作为 TFT 的上层的源极和漏极之间。

[0044] 由无机绝缘材料(例如，氧化硅或氮化硅)形成的第一钝化层 140 和由有机绝缘材料(例如，光亚克力(photo-acryl)或苯并环丁烯(BCB))形成的第二钝化层 145 堆叠在数据线 130、源极 133 和漏极 136 上。第二钝化层 145 可具有约 2 微米至 4 微米的厚度，以提供平坦的顶面。由于数据线 130 的金属材料与第二钝化层 145 的有机绝缘材料之间的粘合强

度小于数据线 130 的金属材料与第一钝化层 140 的无机绝缘材料之间的粘合强度，并小于第一钝化层 140 的无机绝缘材料与第二钝化层 145 的有机绝缘材料之间的粘合强度，所以数据线 130 的金属材料与第二钝化层 145 的有机绝缘材料之间的粘合特性由于第一钝化层 140 而得以改善。可省略第一钝化层 140。

[0045] 在第一区 A1、第二区 A2 和第三区 A3 中的每一个中具有岛形(island shape)的公共电极 150 形成在第二钝化层 145 上。也就是说，第二区 A2 中的公共电极 150 与第一区 A1 和第三区 A3 中的每一个中的公共电极 150 分离。公共电极 150 具有板形。公共电极 150 由透明导电材料(例如，铟锡氧化物(ITO)或铟锌氧化物(IZO))形成。

[0046] X 方向感测线 Xs1 和 Y 方向感测线 Ys1 形成在公共电极 150 上。X 方向感测线 Xs1 与第一区 A1 和第三区 A3 中的选通线 119 交叠，Y 方向感测线 Ys1 与第二区 A2 中的数据线 130 交叠。Y 方向感测线 Ys1 沿数据线 130 延伸，使得沿数据线 130 排列的第二区 A2 通过 Y 方向感测线 Ys1 电连接。(图 3 的)各触摸块 TB 的第一区 A1 和第三区 A3 中的 X 方向感测线 Xs1 通过连接线 152 互相电连接。

[0047] 第三钝化层 155 形成在 X 方向感测线 Xs1 和 Y 方向感测线 Ys1 上。第三钝化层 155 可由无机绝缘材料(例如，氧化硅或氮化硅)形成。

[0048] 对第一钝化层 140、第二钝化层 145 和第三钝化层 155 进行构图，以形成暴露漏极 136 的漏接触孔 157。此外，对第三钝化层 155 进行构图，以形成分别暴露第一区 A1 和第三区 A3 中的 X 感测线 Xs1 的第一接触孔 158a 和第二接触孔 159a。此外，对第一钝化层 140、第二钝化层 145、第三钝化层 155 和层间绝缘层 123 进行构图，以形成分别暴露连接线 152 的端部的第三接触孔 158b 和第四接触孔 159b。

[0049] 像素电极 160 形成在第三钝化层 155 上。像素电极 160 设置在各像素区 P 中，并通过漏接触孔 157 接触漏极 136。像素电极 160 由透明导电材料(例如，ITO 或 IZO)形成。像素电极 160 具有至少一个开口 op，像素电极 160 与公共电极 150 相对应，使得在像素电极 160 与公共电极 150 之间产生边缘场。第三钝化层 155 插入在像素电极 160 与公共电极 150 之间，使得形成存储电容器。

[0050] 此外，第一连接图案 162 和第二连接图案 164 形成在第三钝化层 155 上。第一连接图案 162 的一端通过第一接触孔 158a 接触第一区 A1 中的 X 方向感测线 Xs1，第一连接图案 162 的另一端通过第三接触孔 158b 接触连接线 152。第二连接图案 164 的一端通过第二接触孔 159a 接触第三区 A3 中的 X 方向感测线 Xs1，第二连接图案 164 的另一端通过第四接触孔 159b 接触连接线 152。结果，第一区 A1 中的 X 方向感测线 Xs1 电连接到第三区 A3 中的 X 方向感测线 Xs1。

[0051] 第二基板 171 面对第一基板 101。黑底(black matrix)173 形成在第二基板 171 的内侧上。黑底 173 对应于像素区 P 的边界，并具有格形。黑底 173 还可对应于 TFTTr。滤色器 175 形成在第二基板 171 的内侧上，并对应于像素区 P。滤色器 175 可包括红色、绿色和蓝色滤色器。

[0052] 此外，防静电层 180 形成在第二基板 171 的外侧上。防静电层 180 包括无机材料的基底层 181 和基底层 181 中的导电粒子 183。防静电层 180 具有几万欧姆每平方(Ω/sq)至几十万欧姆每平方(Ω/sq)的薄层电阻。例如，用于基底层 181 的无机材料可包括氧化硅或氮化硅，氧化硅或氮化硅中的每一个均具有约 10^{13} 欧姆每平方(Ω/sq)至 10^{18} 欧姆每

平方(Ω / sq)的薄层电阻。例如,导电粒子 183 可包括铝(Al)或镓(Ga)。

[0053] 当仅有基底层 181 形成在第二基板 171 的外侧上时,基底层 181 不能用作防静电层,因为基底层 181 的薄层电阻太高。因此,静电对装置的损坏很强。

[0054] 然而,由于导电粒子 183 与具有约 10^{13} 欧姆每平方(Ω / sq)至 10^{18} 欧姆每平方(Ω / sq)的薄层电阻的基底层 181 一起形成在第二基板 171 的外侧上,所以层 180 具有防静电特性。也就是说,由于防静电层 180 具有几万欧姆每平方(Ω / sq)至几十万欧姆每平方(Ω / sq)的薄层电阻,所以静电不对装置造成损坏。

[0055] 通过在第一基板 101 与第二基板 171 之间提供液晶层 190,并在第一基板 101 和第二基板 171 中的一个的边缘处提供密封图案(未示出),来得到触摸感测式 FFS 模式 LCD 装置。图 3 至图 6 示出包括具有板形的公共电极和具有开口的像素电极的 FFS 模式 LCD 装置。另选地,包括彼此交替排列的公共电极和像素电极的 IPS 模式 LCD 装置也可用。

[0056] 如上所述,触摸感测式 LCD 装置在第二基板 171 的外侧上包括防静电层 180,该防静电层 180 包括基底层 181 和导电粒子 183,以具有几万欧姆每平方(Ω / sq)至几十万欧姆每平方(Ω / sq)的薄层电阻。防静电层 180 用作静电的通路,并且不用作用于触摸感测的障碍。也就是说,当装置被触摸时,防静电层 180 用作手指与公共电极 150 之间的电介质层,使得在手指与公共电极 150 之间形成电容器。结果,通过手指与公共电极 150 之间的电容变化来检测触摸。

[0057] 更具体地说,当(图 3 的)一个触摸块 TB 被触摸时,具有几万欧姆每平方(Ω / sq)至几十万欧姆每平方(Ω / sq)的薄层电阻的防静电层 180 用作电介质层,使得通过手指、公共电极 150、液晶层 190、滤色器层 175、第二基板 171、防静电层 180 等来产生电容器。X 方向感测电路(未示出)和 Y 方向感测电路(未示出)通过分别连接到公共电极 150 的 X 方向感测线 Xs1 和 Y 方向感测线 Ys1 来检测到电容器的电容变化,使得被触摸的触摸块 TB 的位置被感测到。

[0058] 由于静电具有数千至数十万的电压,所以具有几万欧姆每平方(Ω / sq)至几十万欧姆每平方(Ω / sq)的薄层电阻的防静电层 180 用作静电的导电通路。然而,由于手指的电流具有在数纳安至数微安内的范围,所以具有几万欧姆每平方(Ω / sq)至几十万欧姆每平方(Ω / sq)的薄层电阻的防静电层 180 用作用于触摸的绝缘层。因此,防静电层 180 用作用于触摸的电容器的电介质层。结果,能通过触摸感测来操作包括触摸感测部(即, X 方向感测线 Xs1 和 Y 方向感测线 Ys1)以及防静电层 180 的根据本发明的装置,并且没有来自静电的损坏。

[0059] 图 7A 至图 7D 是示出根据本发明实施方式的触摸感测式 LCD 装置的制造工艺的截面图。

[0060] 如图 7A 所示,通过以下工艺形成阵列基板。通过沉积本征非晶硅,在第一基板 101 上形成本征非晶硅层(未示出)。该非晶硅层通过照射激光束或加热而结晶,以形成多晶硅层(未示出)。通过掩模工艺对该多晶硅层进行构图,以在各像素区 P1、P2、P3 中形成半导体层 113。图 7A 至图 7D 示出一个触摸块 TB 中的(图 3 的)第二区 A2 的第二像素区 P2。

[0061] 接着,通过沉积诸如氧化硅或氮化硅的无机绝缘材料,在半导体层 113 上形成栅绝缘层 116。

[0062] 接着,通过沉积铝(Al)、铝合金(AlNd)、铜(Cu)、铜合金和铬(Cr) 中的一种,在栅

绝缘层 116 上形成第一金属层(未示出)。对第一金属层进行构图,以形成栅极 120、(图 4 的)选通线 119 以及(图 4 的)连接线 152。栅极 120 对应于半导体层 113 的中心,并从选通线 119 延伸。连接线 152 与选通线 119 间隔开,并平行于选通线 119。连接线 152 设置在第二区 A2 中,连接线 152 的两端突出到(图 3 或图 4 的)第一区 A1 和第三区 A3。

[0063] 接着,使用栅极 120 作为遮挡(blocking)来将杂质掺杂到半导体层 113 中,使得杂质掺杂到半导体层 113 的两侧。结果,半导体层 113 的中心的由本征多晶硅形成的第一半导体区 113a 用作沟道,第一半导体区 113a 的两侧处的第二半导体区 113b 掺杂有高浓度杂质。

[0064] 接着,通过沉积无机绝缘材料(例如,氧化硅或氮化硅),在选通线 119、栅极 120 和连接线 152 上形成层间绝缘层 123。对层间绝缘层 123 和栅绝缘层 116 进行构图,以形成暴露半导体层 113 的第二半导体区 113b 的半导体接触孔 125。

[0065] 接着,通过沉积铝(A1)、铝合金(A1Nd)、铜(Cu)、铜合金、铬(Cr)和钼(Mo)中的一种,在层间绝缘层 123 上形成第二金属层(未示出)。对第二金属层进行构图,以形成数据线 130、源极 133 和漏极 136。源极 133 和漏极 136 分别通过半导体接触孔 125 接触第二半导体区 113b。漏极 136 与源极 133 间隔开。数据线 130 从源极 133 延伸,并与选通线 119 交叉,以限定像素区 P1、P2、P3。

[0066] 半导体层 113、栅绝缘层 116、栅极 120、层间绝缘层 123、源极 133 和漏极 136 构成 TFT Tr。这可被称为顶栅型 TFT。另选地,可使用底栅型 TFT,其中半导体层位于作为 TFT 的下层的栅极与作为 TFT 的上层的源极和漏极之间。为了形成底栅型 TFT,顺序执行以下步骤:形成栅极、选通线和连接线;形成栅绝缘层;形成包括本征非晶硅的有源层和经掺杂的非晶硅的欧姆接触层的半导体层;以及形成数据线、源极和漏极。

[0067] 接着,通过沉积无机绝缘材料和涂布有机绝缘材料,在 TFT Tr 和数据线 130 上顺序形成第一钝化层 140 和第二钝化层 145。第二钝化层 145 具有平坦的顶面。可省略用于增强数据线的金属材料与第二钝化层 145 的有机绝缘材料之间的粘合特性的第一钝化层 140。

[0068] 接着,通过沉积透明导电材料(例如,ITO 或 IZO),在第二钝化层 145 上形成第一透明导电材料层(未示出)。对第一透明导电材料层进行构图,以形成公共电极 150。如上所述,在第一区 A1、第二区 A2 和第三区 A3 中的每一个中,公共电极 150 具有岛形。也就是说,第二区 A2 中的公共电极 150 与第一区 A1 和第三区 A3 中的每一个中的公共电极 150 分离。

[0069] 接着,通过沉积铝(A1)、铝合金(A1Nd)、铜(Cu)和铜合金中的一种,在公共电极 150 上形成第三金属层(未示出)。对第三金属层进行构图,以形成(图 4 的)X 方向感测线 Xs1 和 Y 方向感测线 Ys1。X 方向感测线 Xs1 与第一区 A1 和第三区 A3 中的选通线 119 交叠,Y 方向感测线 Ys1 与第二区 A2 中的数据线 130 交叠。Y 方向感测线 Ys1 沿数据线 130 延伸,使得沿数据线 130 排列的第二区 A2 通过 Y 方向感测线 Ys1 电连接。(图 3 的)各触摸块 TB 的第一区 A1 和第三区 A3 中的 X 方向感测线 Xs1 通过连接线 152 互相电连接。

[0070] 接着,通过沉积无机绝缘材料(例如,氧化硅和氮化硅),在 X 方向感测线 Xs1 和 Y 方向感测线上形成第三钝化层 155。对第三钝化层 155 进行构图,以形成分别暴露第一区 A1 和第三区 A3 中的 X 方向感测线 Xs1 的第一接触孔 158a 和第二接触孔 159a。对第一钝化层 140、第二钝化层 145 和第三钝化层 155 进行构图,以形成暴露漏极 136 的漏接触孔 157。

对第一钝化层 140、第二钝化层 145、第三钝化层 155 以及层间绝缘层 123 进行构图，以形成分别暴露连接线 152 的端部的第三接触孔 158b 和第四接触孔 159b。

[0071] 接着，通过沉积透明导电材料(例如，ITO 或 IZO)，在第三钝化层 145 上形成第二透明导电材料层(未示出)。对第二透明导电材料层进行构图，以形成像素电极 160、以及第一连接图案 162 和第二连接图案 164。像素电极 160 设置在各像素区 P 中，并通过漏接触孔 157 接触漏极 136。像素电极 160 具有至少一个开口 op，像素电极 160 与公共电极 150 相对应，使得在像素电极 160 与公共电极 150 之间产生边缘场。第一连接图案 162 的一端通过第一接触孔 158a 接触第一区 A1 中的 X 方向感测线 Xs1，第一连接图案 162 的另一端通过第三接触孔 158b 接触连接线 152。第二连接图案 164 的一端通过第二接触孔 159a 接触第三区 A3 中的 X 方向感测线 Xs1，第二连接图案 164 的另一端通过第四接触孔 159b 接触连接线 152。结果，第一区 A1 中的 X 方向感测线 Xs1 电连接到第三区 A3 中的 X 方向感测线 Xs1。

[0072] 接着，如图 7B 所示，在溅射(sputtering)装置 195 中通过溅射工艺在第二基板 171 的外侧上形成具有几万欧姆每平方(Ω / sq)至几十万欧姆每平方(Ω / sq)的薄层电阻的防静电层 180。溅射工艺的靶材包括诸如氧化硅或氮化硅的无机材料的基底材料、以及掺杂在基底材料中的导电粒子。例如，这些导电粒子可包括 Al 或 Ga。由于在执行溅射工艺时第二基板 171 上没有其它元件，所以对溅射工艺的条件没有限制。例如，可以在室温或高于约 300°C 的温度下执行溅射工艺。

[0073] 当在第二基板 171 的外侧上执行溅射工艺时，包括导电粒子的基底材料沉积在第二基板 171 的外侧上，使得在第二基板 171 的外侧上形成包括基底层 181 和导电粒子 183、并具有几万欧姆每平方(Ω / sq)至几十万欧姆每平方(Ω / sq)的薄层电阻的防静电层 180。

[0074] 接着，如图 7C 所示，在第二基板 171 的内侧上涂布遮光材料(例如，黑色树脂)，并通过掩模工艺进行构图，以形成黑底 173。接着，在第二基板 171 的内侧上形成包括红色、绿色和蓝色滤色器的滤色器 175。结果，得到滤色器基板。尽管未示出，但可形成用于提供平坦的顶面的覆盖层(overcoat layer)。

[0075] 接着，如图 7D 所示，设置阵列基板和滤色器基板，使得滤色器层 175 面对像素电极 160，并且沿阵列基板和滤色器基板中的一个的边缘形成密封图案(未示出)。接着，在阵列基板和滤色器基板之间设置液晶层 190，并且接合阵列基板和滤色器基板，以形成液晶面板。

[0076] 尽管未示出，但在液晶面板上形成分别连接到 X 方向感测线和 Y 方向感测线的 X 方向感测电路和 Y 方向感测电路、以及连接到选通线 119 和数据线 130 的驱动电路，以得到装置 100。

[0077] 图 8A 至图 8E 是示出根据本发明实施方式的触摸感测式 LCD 装置的制造工艺的截面图。

[0078] 图 8A 至图 8E 所示的工艺在形成防静电层的步骤和蚀刻第一基板和第二基板的步骤上具有差别。因此，下面的说明专注于这些差别。

[0079] 如图 8A 所示，通过形成 TFT Tr、选通线 119、数据线 130、X 方向感测线 Xs1、Y 方向感测线 Ys1、公共电极 150、像素电极 160、连接线 152、连接图案 162 和 164 等，来得到阵列基板。

[0080] 接着，如图 8B 所示，在第二基板 171 的内侧上形成黑底 173 和滤色器层 175。尽管

未示出,但是在滤色器层 175 上可以形成覆盖层。

[0081] 接着,如图 8C 所示,设置第一基板 101 和第二基板 171,使得滤色器层 175 面对像素电极 160,并且沿第一基板 101 和第二基板 171 中的一个的边缘形成密封图案(未示出)。接着,在第一基板 101 和第二基板 171 之间设置液晶层 190,并且接合第一基板 101 和第二基板 171,以形成液晶面板。

[0082] 接着,如图 8D 所示,将液晶面板暴露到能够蚀刻第一基板 101 和第二基板 171 的玻璃的蚀刻剂,以减小第一基板 101 和第二基板 171 中的每一个的厚度。也就是说,减小了液晶面板的厚度。例如,蚀刻剂可包括氢氟酸(HF)。可以使用浸渍工艺或喷涂工艺。结果,能得到轻重量和薄外形的 LCD 装置。

[0083] 当第一基板 101 和第二基板 171 的厚度在形成元件(例如,TFT Tr 或滤色器层 175)之前减小时,可能出现裂纹或破碎。因此,如上所述,在具有约 0.5mm 至 0.7mm 厚度的第一基板 101 和第二基板 171 上形成元件之后执行蚀刻工艺,以减小第一基板 101 和第二基板 171 的厚度。例如,在蚀刻工艺之后,第一基板 101 和第二基板 171 可具有约 0.2mm 至 0.3mm 的厚度。

[0084] 接着,如图 8E 所示,在溅射装置 195 中通过溅射工艺在第二基板 171 的外侧上形成具有几万欧姆每平方(Ω / sq)至几十万欧姆每平方(Ω / sq)的薄层电阻的防静电层 180。溅射工艺的靶材包括诸如氧化硅或氮化硅的无机材料的基底材料、以及掺杂在基底材料中的导电粒子。例如,导电粒子可包括 Al 或 Ga。

[0085] 在这种情况下,在低于 100°C 的温度下(优选地在室温下)执行溅射工艺。因为在执行溅射工艺时,第一基板 101 与第二基板 171 之间存在液晶层 190,所以如果在高于 100°C 的温度下执行溅射工艺,则会对液晶面板造成严重损坏。例如,密封图案可能由于液晶层 190 的膨胀而被损坏。

[0086] 尽管未示出,但是在液晶面板上形成分别连接到 X 方向感测线和 Y 方向感测线的 X 方向感测电路和 Y 方向感测电路、以及连接到选通线 119 和数据线 130 的驱动电路,以得到装置 100。

[0087] 对于本领域技术人员而言明显的是,在不脱离本发明的精神或范围的情况下,可以对本发明作出各种修改和变型。因此,本发明旨在涵盖落入所附权利要求及其等同物的范围内的本发明的修改和变型。

[0088] 本申请要求 2010 年 3 月 19 日在韩国提交的韩国专利申请 No. 10-2010-0024915 的优先权,通过引用将其并入本文。

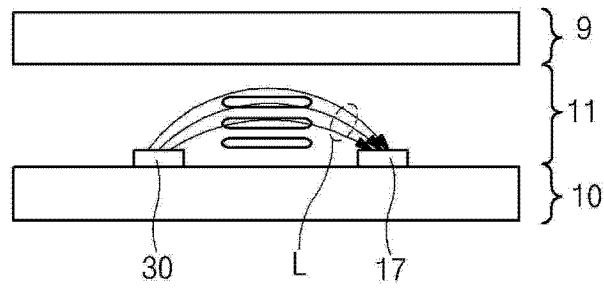


图 1

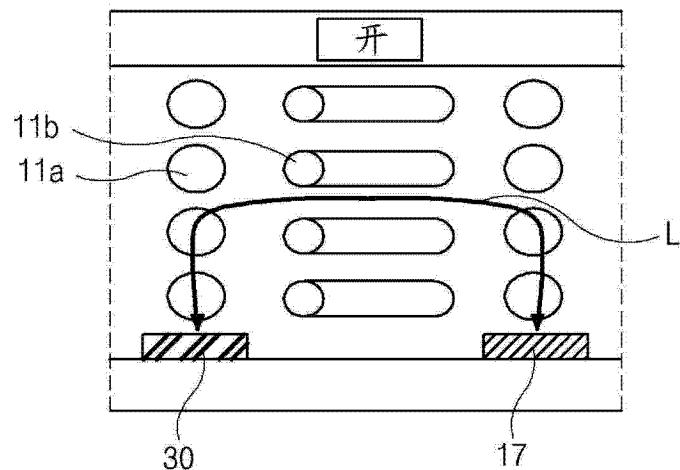


图 2A

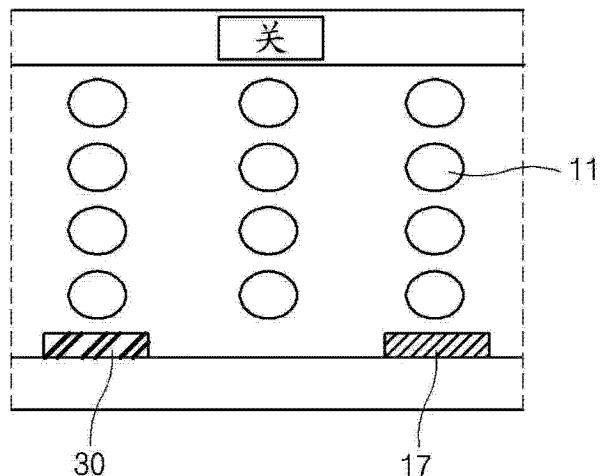


图 2B

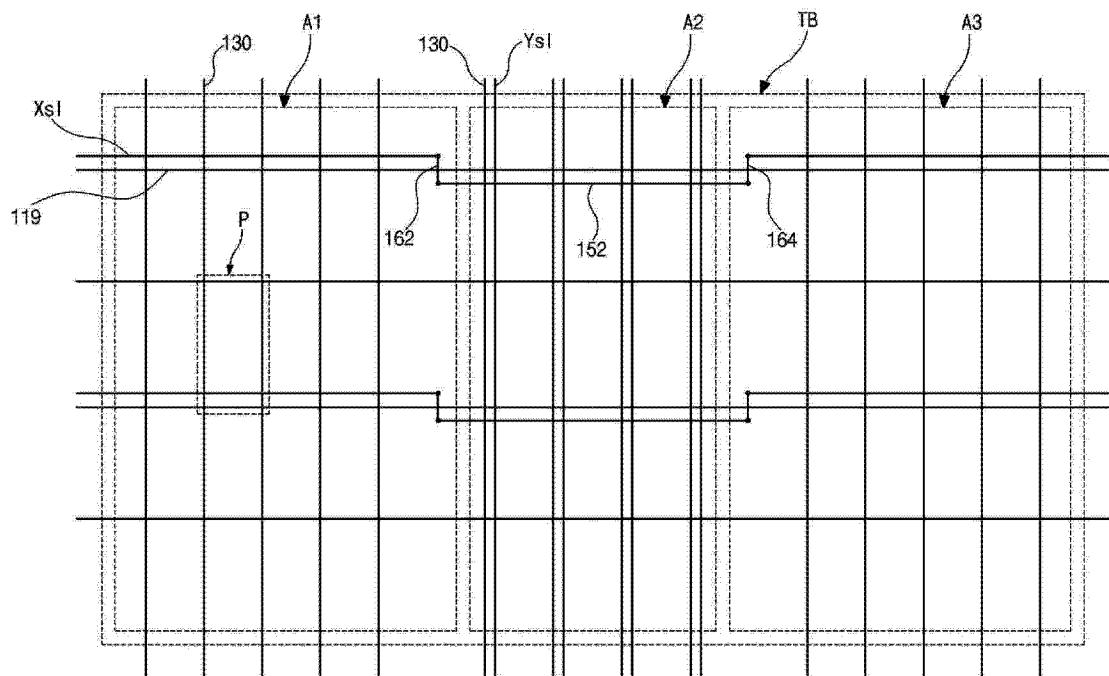


图 3

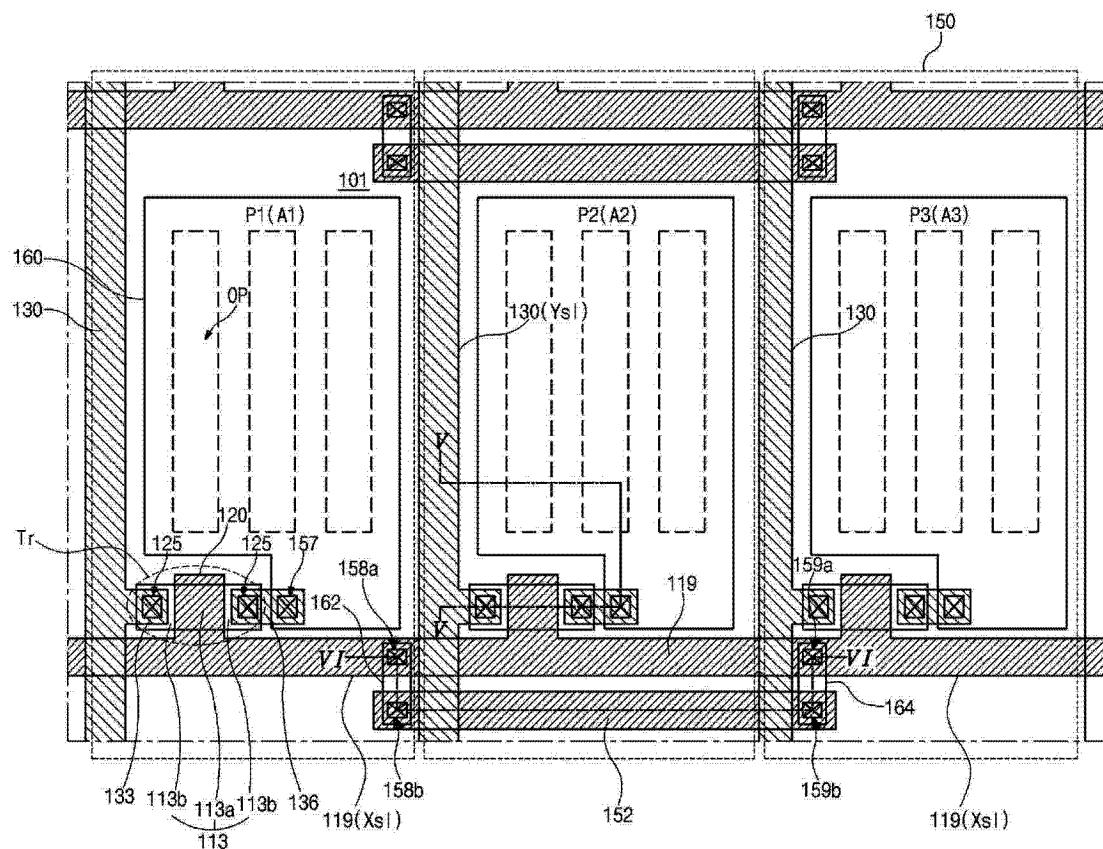


图 4

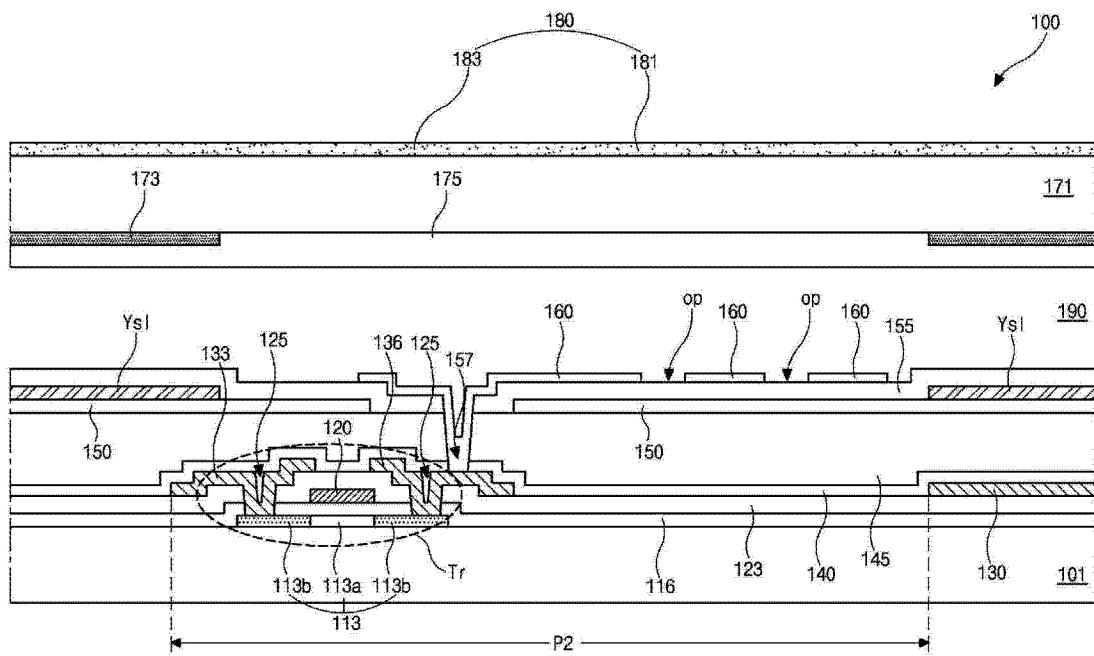


图 5

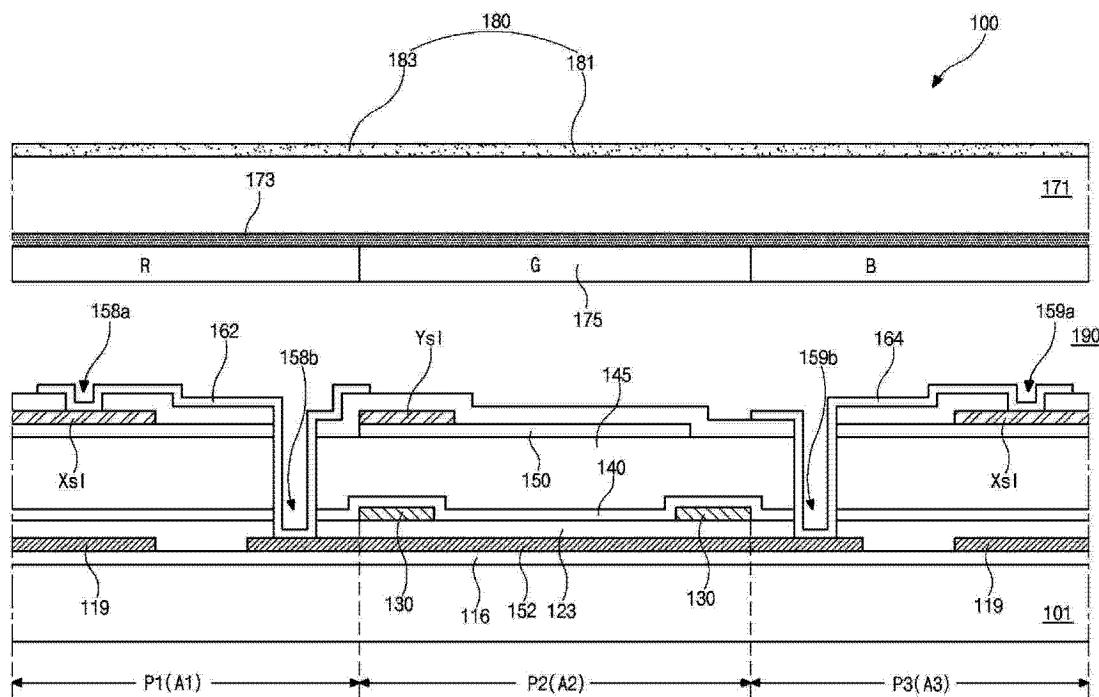


图 6

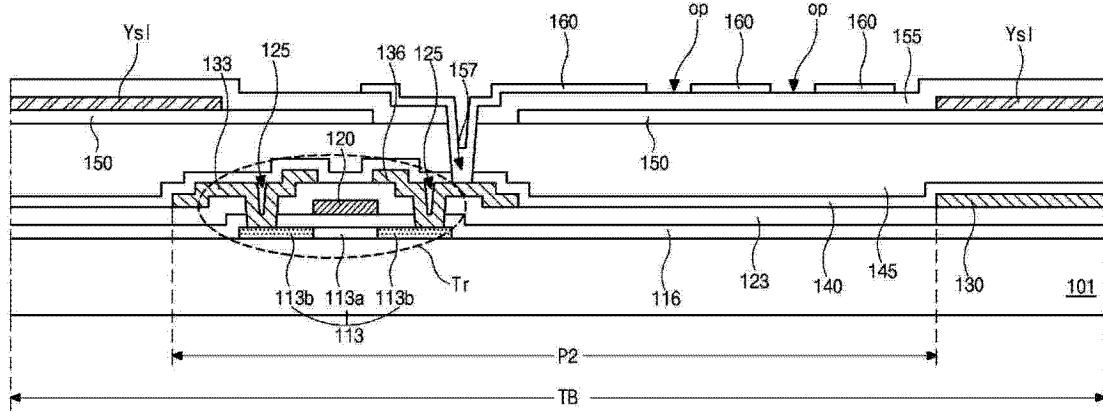


图 7A

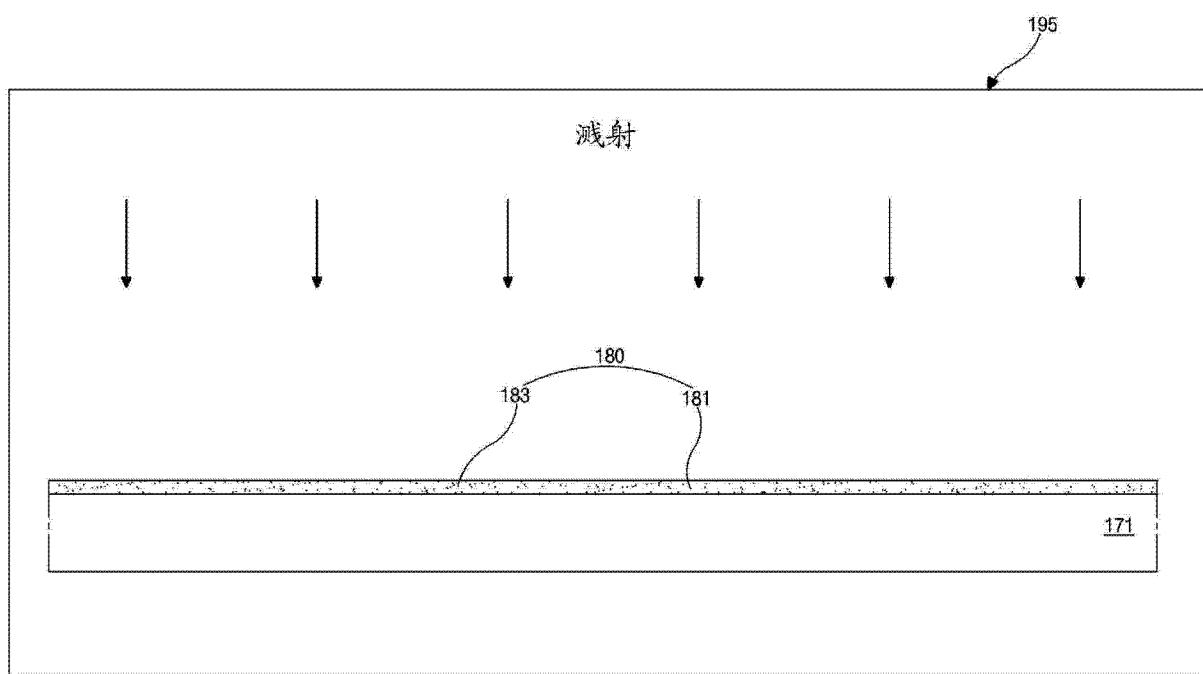


图 7B

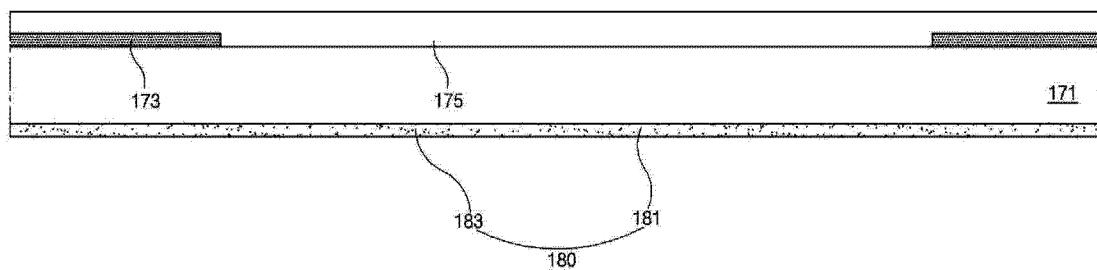


图 7C

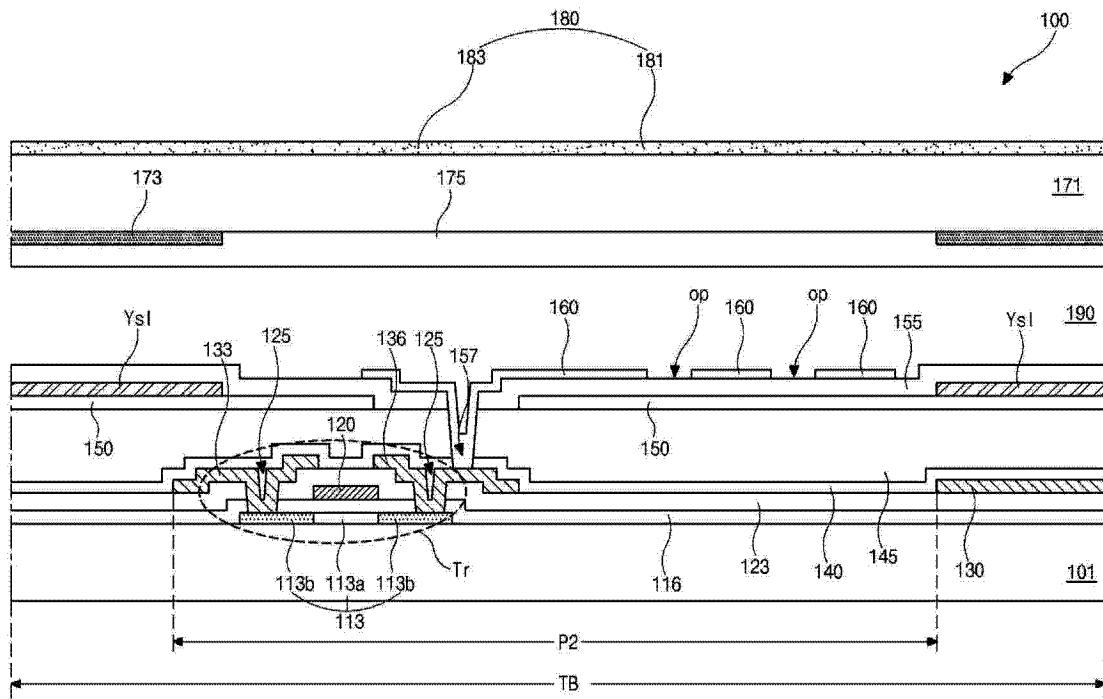


图 7D

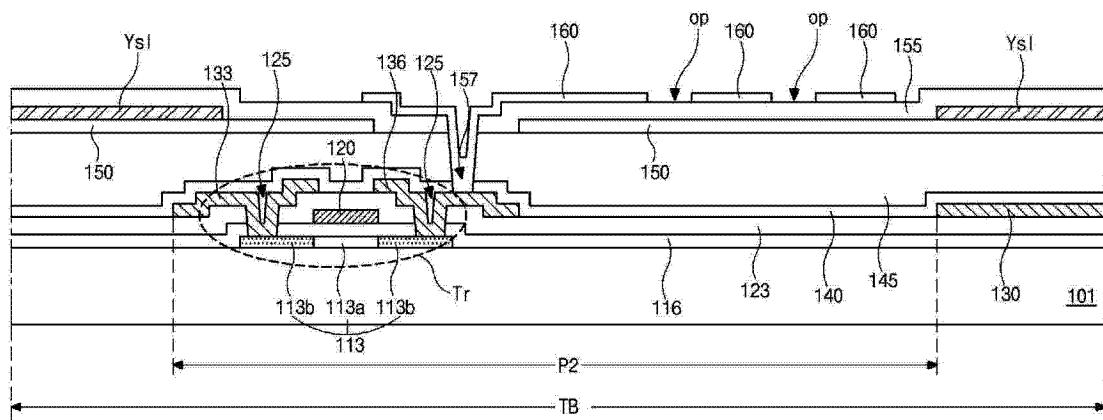


图 8A

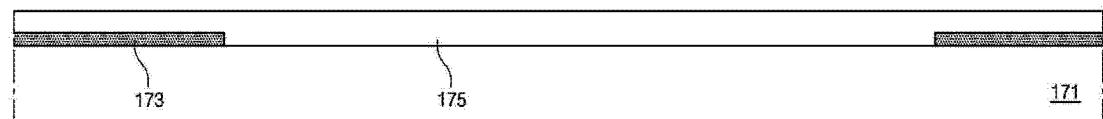


图 8B

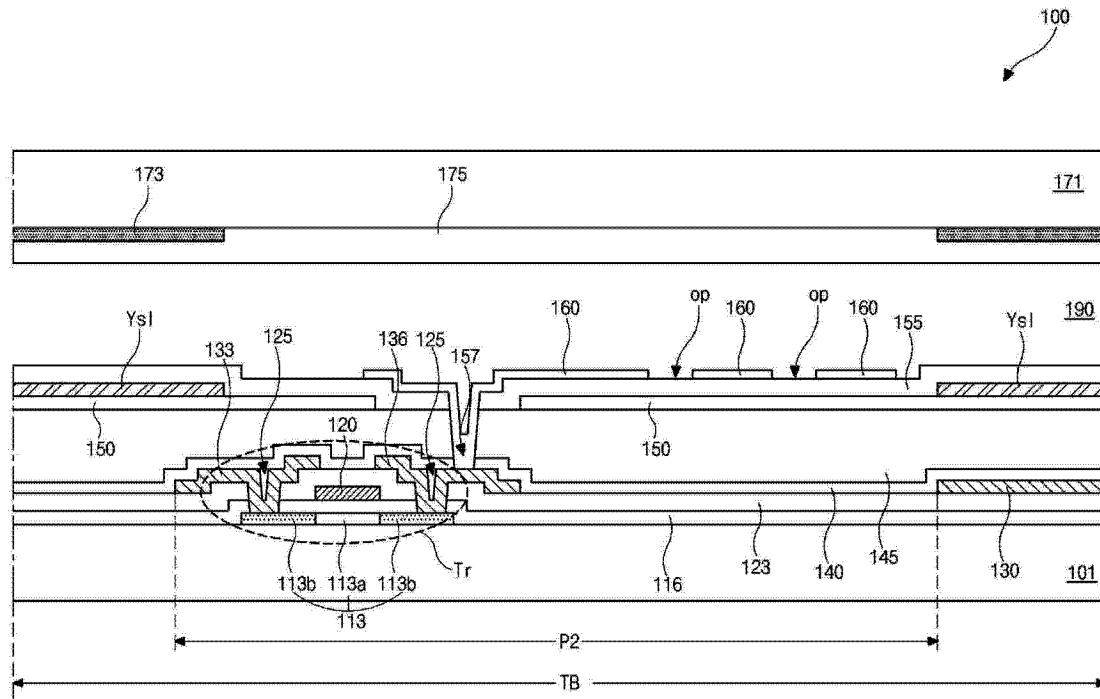


图 8C

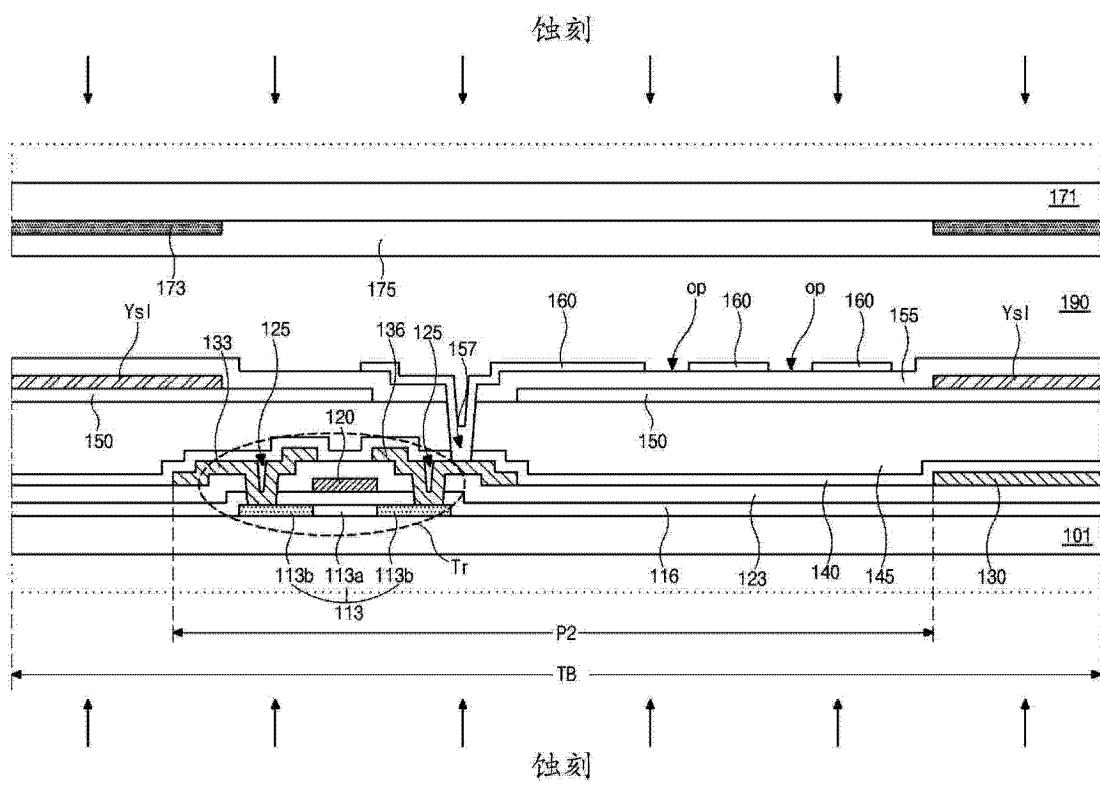


图 8D

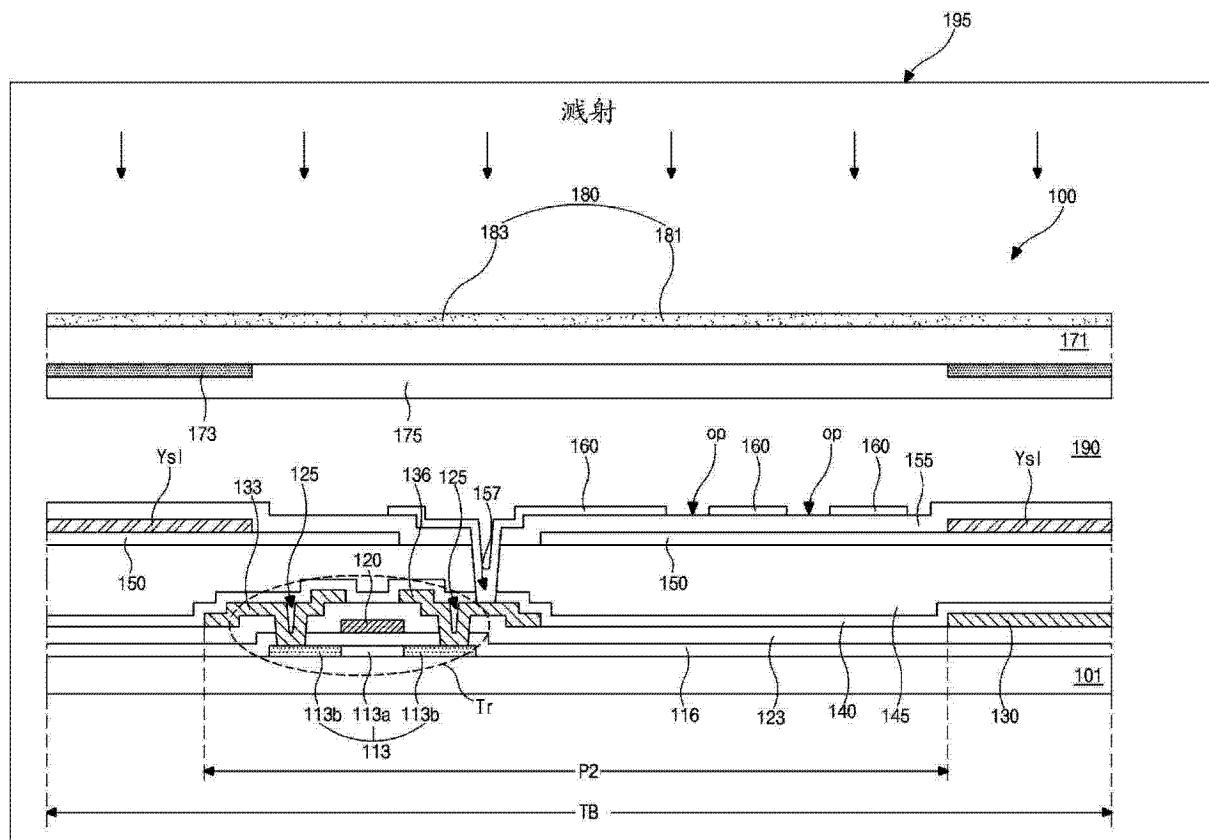


图 8E

专利名称(译)	触摸感测式液晶显示装置及其制造方法		
公开(公告)号	CN103823315A	公开(公告)日	2014-05-28
申请号	CN201410045120.3	申请日	2011-03-18
[标]申请(专利权)人(译)	乐金显示有限公司		
申请(专利权)人(译)	乐金显示有限公司		
当前申请(专利权)人(译)	乐金显示有限公司		
[标]发明人	吴锦美 安龙秀 南敬真 李汉锡		
发明人	吴锦美 安龙秀 南敬真 李汉锡		
IPC分类号	G02F1/1333 G06F3/041 G06F3/044		
CPC分类号	G02F1/13338 G02F1/134363 G02F2001/134372 G02F2202/22 G06F3/0412 G06F3/0446 G06F2203 /04107 G06F3/044		
代理人(译)	李辉		
优先权	1020100024915 2010-03-19 KR		
其他公开文献	CN103823315B		
外部链接	Espacenet Sipo		

摘要(译)

触摸感测式液晶显示装置及其制造方法。一种触摸感测式液晶显示装置包括：阵列基板，其包括第一基板、公共电极、像素电极和触摸感测单元；滤色器基板，其包括第二基板，并且面对所述阵列基板；防静电层，其在所述第二基板的外侧上，并且包括无机材料和导电粒子；以及液晶层，其位于所述第一基板与所述第二基板的内侧之间。

