



(12) 发明专利

(10) 授权公告号 CN 101581864 B

(45) 授权公告日 2011.06.08

(21) 申请号 200910146309.0

(22) 申请日 2009.06.19

(73) 专利权人 友达光电股份有限公司

地址 中国台湾新竹

(72) 发明人 黄峻维 陈佩怡

(74) 专利代理机构 北京律诚同业知识产权代理

有限公司 11006

代理人 梁挥 祁建国

(51) Int. Cl.

G02F 1/1362 (2006.01)

G09G 3/36 (2006.01)

审查员 周宇

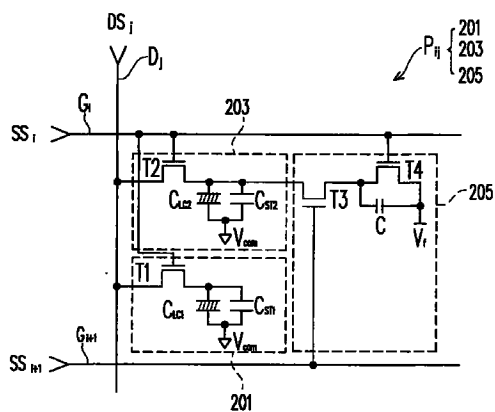
权利要求书 2 页 说明书 5 页 附图 4 页

(54) 发明名称

液晶显示面板及其像素驱动方法

(57) 摘要

本发明公开了一种液晶显示面板及其像素驱动方法。本发明主要是利用电荷分享单元所产生的固定电压来与像素中第二子像素进行电荷分享,藉以致使第二子像素所对应的第二亮区的亮度会暗于像素中第一子像素所对应的第一亮区的亮度。如此一来,本发明即可在不需额外增加数据线的条件下达到灰阶空间叠加的效果,从而得以改善液晶显示器的色偏现象。



1. 一种液晶显示面板,其特征在于,包括:

多个以矩阵方式排列的像素,每一像素耦接相应的一数据线、一第一扫描线以及一第二扫描线,且每一像素包括:

一第一子像素,耦接该数据线与该第一扫描线,当该第一扫描线接收到一第一扫描信号时,通过该数据线接收一显示数据以形成一第一亮区;

一第二子像素,耦接该数据线与该第一扫描线,当该第一扫描线接收到该第一扫描信号时,通过该数据线接收该显示数据以形成一第二亮区;以及

一电荷分享单元,耦接该第二子像素、该第一扫描线以及该第二扫描线,当该第一扫描线接收到该第一扫描信号时,产生一固定电压,并于该第二扫描线接收到一第二扫描信号时,提供该固定电压以与该第二子像素进行电荷分享;

其中,该电荷分享单元进一步包括两个主动元件及一电容,其中一主动元件的栅极、源极及漏极分别耦接该第二扫描线、该第二子像素及其中另一主动元件的源极;该另一主动元件的栅极、漏极分别耦接该第一扫描线及该固定电压;该电容耦接于该另一主动元件的源极与漏极之间。

2. 如权利要求1所述的液晶显示面板,其特征在于,该第一子像素包括:

一第一主动元件,其栅极耦接该第一扫描线,而其源极耦接该数据线;以及

一第一液晶电容与一第一储存电容,两者并接于该第一主动元件的漏极与一共享电压之间。

3. 如权利要求2所述的液晶显示面板,其特征在于,该第二子像素,包括:

一第二主动元件,其栅极耦接该第一扫描线,而其源极耦接该数据线;以及

一第二液晶电容与一第二储存电容,两者并接于该第二主动元件的漏极与该共享电压之间。

4. 如权利要求1所述的液晶显示面板,其特征在于,该电荷分享单元的该两个主动元件的尺寸等于或小于该第一主动元件的尺寸。

5. 如权利要求1所述的液晶显示面板,其特征在于,该电荷分享单元的该两个主动元件的尺寸等于或小于该第二主动元件的尺寸。

6. 一种像素驱动方法,该像素包括一第一子像素、一第二子像素以及一电荷分享单元,其中该第一子像素与该第二子像素耦接一数据线与一第一扫描线,而该电荷分享单元耦接该第二子像素、该第一扫描线以及一第二扫描线,其中,该电荷分享单元进一步包括两主动元件及一电容,其中一主动元件的栅极、源极及漏极分别耦接该第二扫描线、该第二子像素及其中另一主动元件的源极;该另一主动元件的栅极、漏极分别耦接该第一扫描线及该固定电压;该电容耦接于该另一主动元件的源极与漏极之间,其特征在于,该驱动方法包括:

提供一第一扫描信号至该第一扫描线,藉以致使该第一子像素与该第二子像素通过该数据线接收一显示数据而各别形成一第一亮区与一第二亮区,并且致使该电荷分享单元产生一固定电压;以及

提供一第二扫描信号至该第二扫描线,藉以致使该电荷分享单元提供该固定电压以与该第二子像素进行电荷分享。

7. 如权利要求6所述的像素驱动方法,其特征在于,当该第二扫描信号处于致能时,该电荷分享单元会对该第二子像素进行电荷分享。

8. 如权利要求 6 所述的像素驱动方法,其特征在于,当该第二扫描信号处于禁能时,该电荷分享单元结束对该第二子像素进行电荷分享。

9. 如权利要求 6 所述的像素驱动方法,其特征在于,该固定电压等于或不等于一液晶显示面板的一共享电压。

液晶显示面板及其像素驱动方法

技术领域

[0001] 本发明是有关于一种平面显示技术,且特别是有关于一种能改善色偏(color washout)现象的液晶显示面板及其像素驱动方法。

背景技术

[0002] 随着光电与半导体技术的发展,带动了平面显示器的蓬勃发展,而诸多平面显示器中,液晶显示器由于因具有高空间利用效率、低消耗功率、无辐射以及低电磁干扰等优越特性,因而成为市场的主流。目前,市场对于液晶显示器的性能要求是朝向高对比、快速反应与广视角等特性发展,且目前能够达成广视角要求的技术例如包括有多域垂直配向(MVA)、多域水平配向(MHA)、扭转向列加视角扩大膜(TN+film)及横向电场形式(IPS)。

[0003] 虽然通过上述所列的技术的液晶显示器可以达到广视角的目的,但是其所存在的色偏(color washout)现象也是为人所诟病。一般而言,所谓的色偏指的是当使用者以不同的观赏角度在观看液晶显示器所显示的影像画面时,使用者会看见不同色彩阶调的影像画面。举例来说,假若使用者站在以较为偏斜的角度(例如 60 度)在观看液晶显示器所显示的影像画面时,使用者所看见的影像画面的色彩阶调会偏白于站在正视的角度(亦即 90 度)所看见的影像画面的色彩阶调。

[0004] 传统上,为了解决液晶显示器大视角的色偏问题,目前已有某些面板业者提出了将液晶显示面板内的每一个像素分成两个可独立驱动的子像素(亦即 2D1G 的面板结构),且其中之一会显示较高灰阶的色彩,而另一会显示较低灰阶的色彩。如此一来,以较高灰阶的色彩与较低灰阶的色彩来混合成一中间灰阶的色彩后(亦即空间迭加的概念),即可致使使用者不论从正视或以倾斜的角度在观看液晶显示器所显示的影像画面时,皆可观看到相近色彩阶调的影像画面。

[0005] 然而,由于液晶显示面板内的每一个像素皆会被分成两个可独立驱动的子像素,故而液晶显示面板内数据线的数量会增加一倍,以使得源极驱动器的驱动信道数也要增加一倍,从而导致源极驱动器的制作成本提升。

发明内容

[0006] 本发明提供一种液晶显示面板及其像素驱动方法,其可以在不需额外增加数据线的条件下改善液晶显示器的色偏现象。

[0007] 本发明提出一种液晶显示面板,其包括多个以矩阵方式排列的像素。每一像素耦接相应的一数据线、一第一扫描线以及一第二扫描线,且每一像素包括第一子像素、第二子像素,以及电荷分享单元。其中,第一子像素耦接所述数据线与所述第一扫描线,用以当所述第一扫描线接收到第一扫描信号时,通过所述数据线接收显示数据以形成第一亮区。

[0008] 第二子像素耦接所述数据线与所述第二扫描线,用以当所述第二扫描线接收到所述第一扫描信号时,通过所述数据线接收所述显示数据以形成第二亮区。电荷分享单元耦接所述第二子像素、第一扫描线以及第二扫描线,用以当所述第一扫描线接收到所述第一

扫描信号时,产生一固定电压,并于所述第二扫描线接收到第二扫描信号时,提供所述固定电压以与第二子像素进行电荷分享。

[0009] 本发明提出一种像素驱动方法,其中像素包括第一子像素、第二子像素以及电荷分享单元。第一子像素与第二子像素耦接一数据线与一第一扫描线,而电荷分享单元则耦接第二子像素、第一扫描线以及第二扫描线。此驱动方法包括:提供第一扫描信号至所述第一扫描线,藉以致使第一子像素与第二子像素通过所述数据线接收一显示数据而各别形成第一亮区与第二亮区,并且致使电荷分享单元产生一固定电压;以及提供第二扫描信号至所述第二扫描线,藉以致使电荷分享单元提供所述固定电压以与第二子像素进行电荷分享。

[0010] 基于上述可知,本发明主要是利用电荷分享单元所产生的固定电压来与第二子像素进行电荷分享,藉以致使第二子像素所对应的第二亮区的亮度会暗于第一子像素所对应的第一亮区的亮度。如此一来,本发明即可在不需额外增加数据线的条件下达到灰阶空间迭加的效果,从而得以改善液晶显示器的色偏现象。

[0011] 为让本发明的上述特征和优点能更明显易懂,下文特举实施例,并配合所附图式作详细说明如下。

附图说明

[0012] 图 1 绘示为本发明一示范性实施例的液晶显示器 100 的系统方块图;

[0013] 图 2 绘示为本发明一示范性实施例的液晶显示面板 101 内第 i 列第 j 行的像素 P_{ij} 的等效电路图;

[0014] 图 3A 与图 3B 分别绘示为本发明一示范性实施例的像素 P_{ij} 的布局示意图;

[0015] 图 4 绘示为本发明一示范性实施例的像素驱动方法的流程图。

[0016] 其中,附图标记为:

[0017] 100:液晶显示器

[0018] 101:液晶显示面板

[0019] 103:栅极驱动器

[0020] 105:源极驱动器

[0021] 107:时序控制器

[0022] 109:背光模块

[0023] P_{ij} :像素

[0024] 201、203:子像素

[0025] 205:电荷分享单元

[0026] T1 ~ T4:主动元件

[0027] C_{LC1} 、 C_{LC2} :液晶电容

[0028] C_{ST1} 、 C_{ST2} :储存电容

[0029] C:电容

[0030] D_j :数据线

[0031] G_i 、 G_{i+1} :扫描线

[0032] SS_i 、 SS_{i+1} :扫描信号

- [0033] DS_j:显示数据
[0034] V_{com}:共享电压
[0035] V_f:固定电压
[0036] S401、S403:本发明一示范性实施例的像素驱动方法的流程图各步骤

具体实施方式

[0037] 现将详细参考本发明的示范性实施例,在附图中说明所述示范性实施例的实例。另外,凡可能之处,在图式及实施方式中使用相同标号的元件/构件/符号代表相同或类似部分。

[0038] 图1绘示为本发明一示范性实施例的液晶显示器100的系统方块图。请参照图1,液晶显示器100包括液晶显示面板101、栅极驱动器103、源极驱动器105、时序控制器107,以及背光模块109。其中,液晶显示面板101具有多个以矩阵方式排列的像素(图中先以M*N表示)。栅极驱动器103耦接液晶显示面板101,用以序列输出一扫描信号以逐一开启液晶显示面板101内的每一列像素。

[0039] 源极驱动器105耦接液晶显示面板101,用以对应的提供显示数据(亦可称为像素数据)给被栅极驱动器103所开启的列像素。时序控制器107耦接栅极驱动器103与源极驱动器105,用以控制栅极驱动器103与源极驱动器105的运作。背光模块109用以提供液晶显示面板101所需的背光源。

[0040] 于此,为了要清楚地说明本发明为何可以在不需额外增加数据线的条件下改善液晶显示器的色偏现象,以下将针对液晶显示面板101内的像素来进行说明。

[0041] 图2绘示为本发明一示范性实施例的液晶显示面板101内第i列第j行的像素P_{ij}的等效电路图,i、j为正整数。请合并参照图1与图2,像素P_{ij}耦接数据线D_j以及扫描线G_i与G_{i+1},且包括有子像素201与203以及电荷分享单元205。在本示范性实施例中,子像素201耦接数据线D_j与扫描线G_i,用以当扫描线G_i接收到栅极驱动器103所输出的扫描信号SS_i时,通过数据线D_j接收源极驱动器105所提供显示数据DS_j以形成第一亮区。

[0042] 更清楚来说,子像素201包括主动元件T1(例如为薄膜晶体管)、液晶电容C_{LC1},以及储存电容C_{ST1}。其中,主动元件T1的栅极耦接扫描线G_i,而主动元件T1的源极则耦接数据线D_j。液晶电容C_{LC1}与储存电容C_{ST1}两者并接于主动元件T1的漏极与共享电压(common voltage)V_{com}之间。

[0043] 另外,子像素203耦接数据线D_j与扫描线G_i,用以当扫描线G_i接收到栅极驱动器103所输出的扫描信号SS_i时,通过数据线D_j接收源极驱动器105所提供显示数据DS_j以形成第二亮区。更清楚来说,子像素203包括主动元件T2(例如为薄膜晶体管)、液晶电容C_{LC2},以及储存电容C_{ST2}。其中,主动元件T2的栅极耦接扫描线G_i,而主动元件T2的源极则耦接数据线D_j。液晶电容C_{LC2}与储存电容C_{ST2}两者并接于主动元件T2的漏极与共享电压V_{com}之间。

[0044] 再者,电荷分享单元205耦接子像素203以及扫描线G_i与G_{i+1},用以当扫描线G_i接收到栅极驱动器103所输出的扫描信号SS_i时,产生一固定电压V_f,并于扫描线G_{i+1}接收到栅极驱动器103所输出的扫描信号SS_{i+1}时,提供固定电压V_f以与子像素203进行电荷分享。

[0045] 更清楚来说,电荷分享单元 205 包括主动元件 T3 与 T4(两者例如为薄膜晶体管)以及电容 C。其中,主动元件 T3 的栅极耦接扫描线 G_{i+1} ,而主动元件 T3 的源极则耦接主动元件 T2 的漏极。主动元件 T4 的栅极耦接扫描线 G_i ,主动元件 T4 的源极耦接主动元件 T3 的漏极,而主动元件 T4 的漏极则耦接至固定电压 V_f 。电容 C 耦接于主动元件 T4 的源极与漏极之间。

[0046] 于本示范性实施例中,固定电压 V_f 可以等于或不等于共享电压 V_{com} ,而主动元件 T3 与 T4 的尺寸(即通道的长宽比)可以等于或小于主动元件 T1 与 T2 的尺寸。因此,当主动元件 T3 与 T4 的尺寸大大小于主动元件 T1 与 T2 的尺寸时,则对像素 P_{ij} 的开口率就不会有太大的影响。

[0047] 基于上述可知,由于栅极驱动器 103 会序列输出扫描信号 SS_i 与 SS_{i+1} 至扫描线 G_i 与 G_{i+1} 。因此,当扫描线 G_i 接收到栅极驱动器 103 所输出的扫描信号 SS_i 时,此时主动元件 T1 与 T2 会被开启,以至于子像素 201 与 203 会通过数据线 D_j 同时接收源极驱动器 105 所提供的显示数据 DS_j ,以对液晶电容 C_{LC1} 与 C_{LC2} 以及储存电容 C_{ST1} 与 C_{ST2} 进行充电,从而致使子像素 201 与 203 会各别形成第一亮区与第二亮区(此时第一亮区与第二亮区的亮度实质上相同)。另外,由于此时主动元件 T4 也会被开启,故而电容 C 会将固定电压 V_f 的电荷储存于其中,从而致使电荷分享单元 205 会产生固定电压 V_f 。

[0048] 紧接着,当扫描线 G_{i+1} 接收到栅极驱动器 103 所输出的扫描信号 SS_{i+1} 时,此时只有主动元件 T3 会被开启,以至于子像素 203 与电荷分享单元 205 会进行电荷分享,亦即储存在液晶电容 C_{LC2} 与储存电容 C_{ST2} 的电荷会与储存在电容 C 的电荷进行电荷分享。也亦因如此,子像素 203 所对应的第二亮区的亮度会暗于子像素 201 所对应的第一亮区的亮度。如此一来,本发明即可在不需额外增加数据线的条件下达到灰阶空间迭加叠加的效果,从而得以改善液晶显示器 100 的色偏现象。

[0049] 在此值得一提的是,在液晶显示器 100 的每一画面期间(frame period),由于电容 C 所储存的电荷都会先被更新至固定电压 V_f 后才会与子像素 203 进行电荷分享,故而电容 C 于液晶显示器 100 的当下画面期间并不会残留上一画面期间的电荷,以影响与子像素 203 进行电荷分享的准确度。

[0050] 另外,图 3A 与图 3B 分别绘示为本发明一示范性实施例的像素 P_{ij} 的布局示意图,但是图 3A 与图 3B 所揭示的布局示意图仅为实现像素 P_{ij} 多种实施样态的两种而已,在实际应用上并不以此为限制。也就是说,只要能实现图 2 所揭示的像素 P_{ij} 的等效电路图的其它布局方式,亦属本发明所欲保护的范畴之一。

[0051] 依据上述示范性实施例所揭示的内容,以下将汇整出一种像素驱动方法。

[0052] 图 4 绘示为本发明一示范性实施例的像素驱动方法的流程图。请参照图 4,本示范性实施例的像素驱动方法适于具有第一子像素、第二子像素以及电荷分享单元的像素,且第一子像素与第二子像素耦接一数据线与第一扫描线,而电荷分享单元则耦接第二子像素、第一扫描线以及第二扫描线。

[0053] 本示范性实施例的像素驱动方法包括:提供第一扫描信号至第一扫描线,藉以致使第一子像素与第二子像素通过数据线接收显示数据而各别形成第一亮区与第二亮区,并且致使电荷分享单元产生一固定电压(步骤 S401),其中固定电压可以等于或不等于液晶显示面板的共享电压(common voltage);以及提供第二扫描信号至第二扫描线,藉以致使

电荷分享单元提供固定电压以与第二子像素进行电荷分享（步骤 S403）。在本示范性实施例中，当第二扫描信号处于致能（enable）时，电荷分享单元会对第二子像素进行电荷分享，但当第二扫描信号处于禁能（disable）时，电荷分享单元会结束对第二子像素进行电荷分享。

[0054] 综上所述，本发明主要是利用电荷分享单元所产生的固定电压来与第二子像素进行电荷分享，藉以致使第二子像素所对应的第二亮区的亮度会暗于第一子像素所对应的第一亮区的亮度。如此一来，即可在不需额外增加数据线的条件下达到灰阶空间迭加的效果，从而得以改善液晶显示器的色偏现象。

[0055] 虽然本发明已以较佳实施例揭露如上，然其并非用以限定本发明，在不背离本发明精神及其实质的情况下，熟悉本领域的技术人员当可根据本发明作出各种相应的改变和变形，但这些相应的改变和变形都应属于本发明所附的权利要求的保护范围。

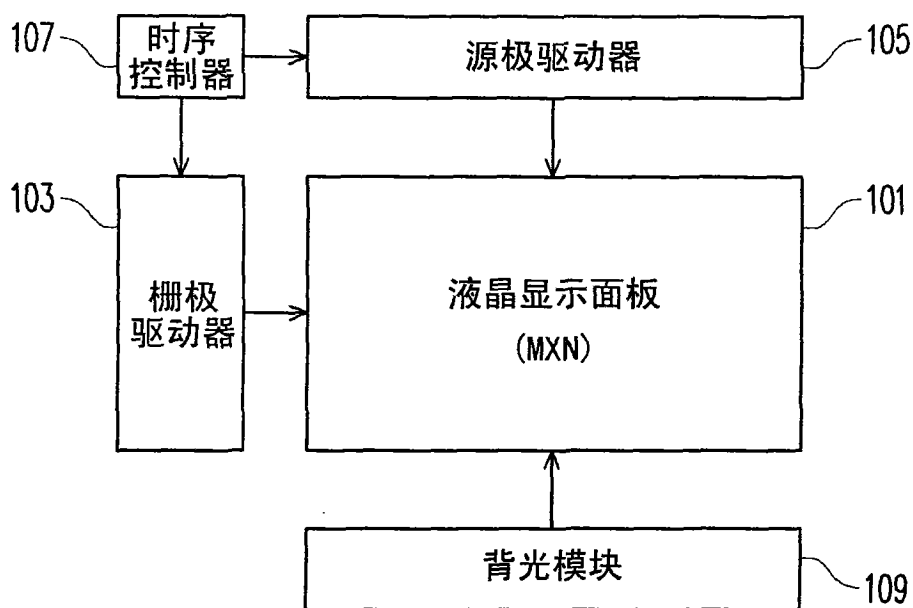
100

图 1

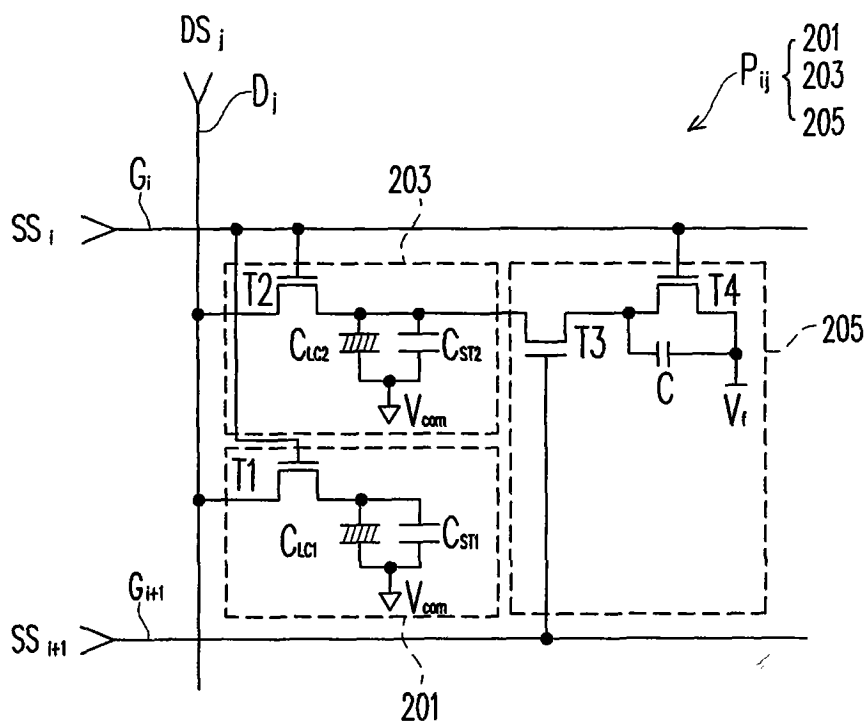


图 2

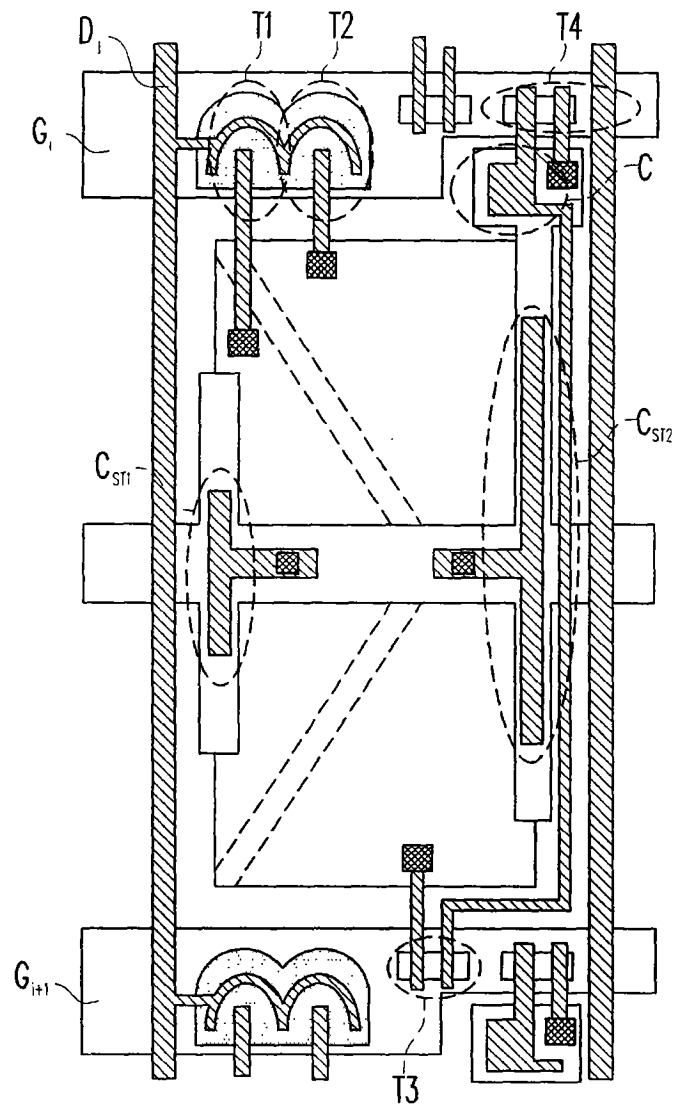


图 3A

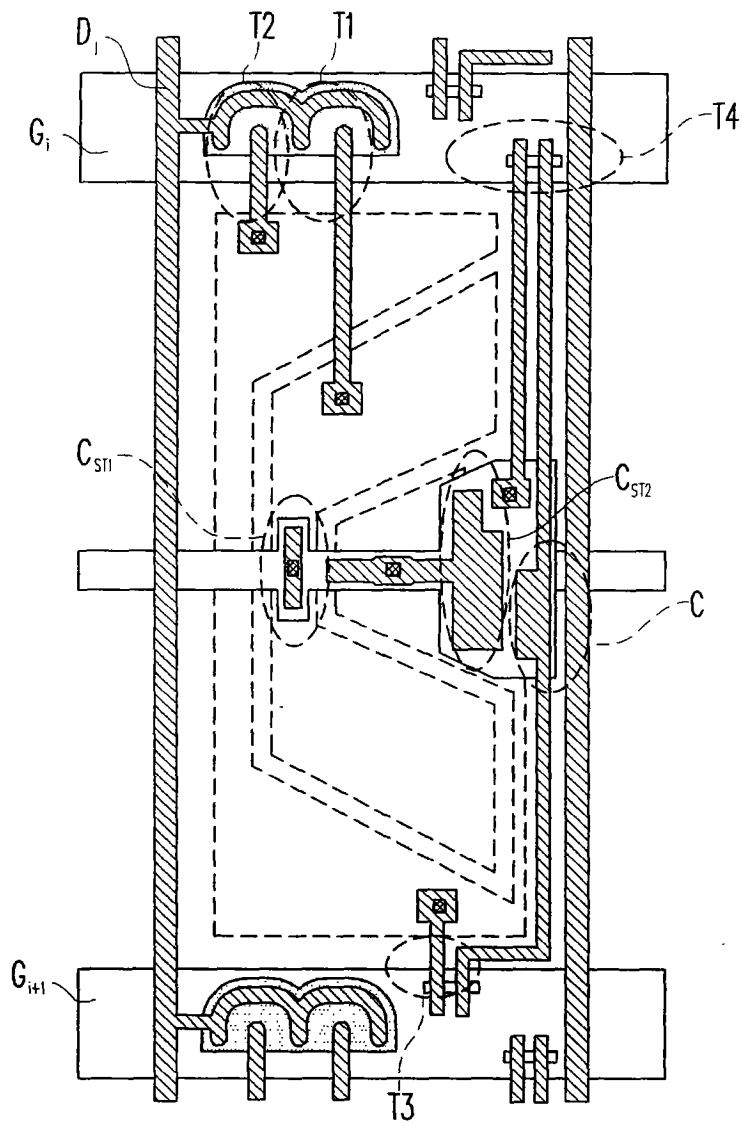


图 3B

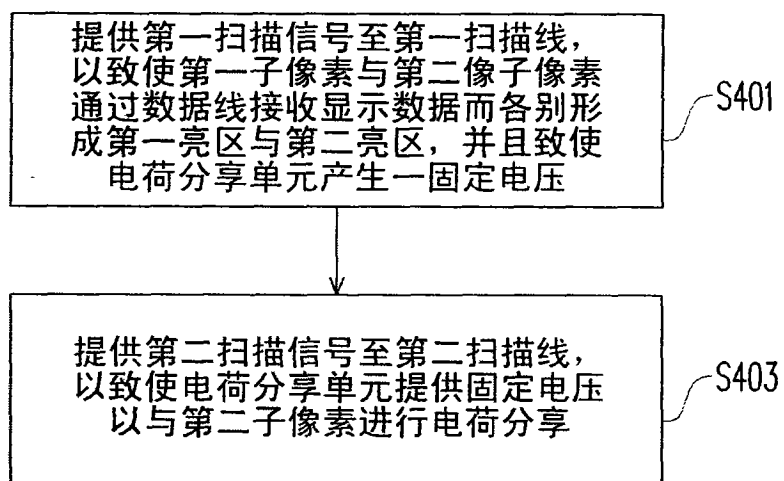


图 4

专利名称(译)	液晶显示面板及其像素驱动方法		
公开(公告)号	CN101581864B	公开(公告)日	2011-06-08
申请号	CN200910146309.0	申请日	2009-06-19
[标]申请(专利权)人(译)	友达光电股份有限公司		
申请(专利权)人(译)	友达光电股份有限公司		
当前申请(专利权)人(译)	友达光电股份有限公司		
[标]发明人	黄峻维 陈佩怡		
发明人	黄峻维 陈佩怡		
IPC分类号	G09G3/36 G02F1/1362		
审查员(译)	周宇		
其他公开文献	CN101581864A		
外部链接	Espacenet SIPO		

摘要(译)

本发明公开了一种液晶显示面板及其像素驱动方法。本发明主要是利用电荷分享单元所产生的固定电压来与像素中第二子像素进行电荷分享，藉以致使第二子像素所对应的第二亮区的亮度会暗于像素中第一子像素所对应的第一亮区的亮度。如此一来，本发明即可在不需额外增加数据线的条件下达达到灰阶空间叠加的效果，从而得以改善液晶显示器的色偏现象。

