



(12) 发明专利

(10) 授权公告号 CN 102243853 B

(45) 授权公告日 2013.06.05

(21) 申请号 201110203461.5

CN 101996607 A, 2011.03.30,

(22) 申请日 2011.07.20

审查员 李文斐

(73) 专利权人 深圳市华星光电技术有限公司

地址 518132 广东省深圳市光明新区塘明大道9—2号

(72) 发明人 康志聪

(74) 专利代理机构 深圳翼盛智成知识产权事务

所(普通合伙) 44300

代理人 欧阳启明

(51) Int. Cl.

G09G 3/36(2006.01)

(56) 对比文件

CN 101236318 A, 2008.08.06,

CN 101620841 A, 2010.01.06,

US 5648793 A, 1997.07.15,

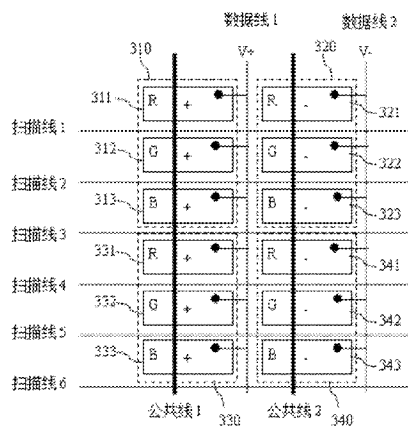
权利要求书2页 说明书5页 附图3页

(54) 发明名称

液晶显示装置及其信号驱动方法

(57) 摘要

本发明公开了一种液晶显示装置,该液晶显示装置通过帧内预充电及阵列公共线高低电平信号的配合,在每个正确的数据信号写入到像素前都对像素先行充电一高电压,相当于在正确的数据信号写入到像素前进行过驱动。本发明还公开了一种液晶显示装置的信号驱动方法。相对于现有技术,本发明一方面不需要使用帧缓冲器,节约了成本;另一方面,不需要使用复杂的定时功能来进行过驱动;第三方面,如果在使用传统的将前后信号查表比较以进行过驱动时能大大避免液晶瞬时受到驱动而造成扭转角度不正确的现象的发生。



1. 一种液晶显示装置,其特征在于,包括:

扫描驱动模块,用于产生扫描信号并将所述扫描信号发送给扫描线;

数据驱动模块,用于产生数据信号并将所述数据信号发送给数据线;

薄膜晶体管阵列面板,其上设有像素,所述像素包括次像素 R、次像素 G 和次像素 B;

扫描线,所述扫描线与所述像素中的次像素耦接,所述扫描信号对处于同一行的次像素按列依次扫描;

数据线,所述数据线与所述像素中的至少一个次像素耦接,所述数据线用于在将所述数据信号输入到所述次像素中,还用于在所述数据信号输入到所述次像素之前使得所述数据信号对所述次像素进行预充电;

公共线,所述公共线与所述像素中的次像素耦接,用于根据与其耦接的所述次像素的极性向所述次像素施加高电压或低电压;

所述公共线、数据线与所述扫描信号扫描的方向平行,所述扫描线与所述扫描信号扫描的方向垂直;

所述公共线还用于向与其耦接的不同列的次像素持续地发送高电平或低电平;或者,

所述公共线还用于向与其耦接的不同行的次像素交替地发送高电平或低电平;

所述数据线还用于在翻转像素内的充电电压由 1V 变成 3V 之前利用同一帧内的数据信号对翻转像素进行 8V 预充电,翻转像素内充电电压 1V 是由数据信号 6V 与共电极信号 5V 或者数据信号 4V 与共电极信号 5V 对翻转像素进行充电,翻转像素内充电电压 3V 是由数据信号 8V 与共电极信号 5V 或者数据信号 2V 与共电极信号 5V 对翻转像素进行充电,翻转像素预充电 8V 是由数据信号 8V 与共电极调变信号 0V 或者数据信号 2V 与共电极调变信号 10V 对翻转像素进行充电。

2. 根据权利要求 1 所述的液晶显示装置,其特征在于,所述像素的三个所述次像素排列按与所述扫描信号的扫描方向平行的方向排列。

3. 根据权利要求 1 所述的液晶显示装置,其特征在于,两个相邻的所述像素的相邻两个次像素具有相反的极性。

4. 根据权利要求 3 所述的液晶显示装置,其特征在于,每一条所述公共线与极性相同的同一像素内的次像素耦接。

5. 根据权利要求 3 所述的液晶显示装置,其特征在于,每一条所述数据线与极性相同的同一像素内的次像素耦接。

6. 根据权利要求 3 所述的液晶显示装置,其特征在于,同一像素内相邻两个次像素的极性相同。

7. 一种液晶显示装置的信号驱动方法,其特征在于,所述液晶显示装置包括扫描驱动模块、数据驱动模块、薄膜晶体管阵列面板、扫描线和数据线,所述薄膜晶体管阵列面板上设有像素,所述像素包括次像素 R、次像素 G 和次像素 B,公共线与扫描信号扫描的方向平行,所述方法包括以下步骤:

(A)、扫描驱动模块产生扫描信号并将所述扫描信号发送给所述扫描线;

(B)、数据驱动模块产生数据信号并将所述数据信号发送给所述数据线;

(C)、扫描线将所述扫描信号发送给所述像素中的至少一个次像素,所述扫描信号对处于同一行的次像素按列依次扫描;

(D)、数据线将所述数据线发送给所述像素中的至少一个次像素,所述数据线在将所述数据信号输入到所述次像素中,在所述数据信号输入到所述次像素之前使得所述数据信号对所述次像素进行预充电;

(E)、公共线根据与其耦接的所述次像素的极性向所述次像素施加高电压或低电压,所述公共线向与其耦接的不同列的次像素持续地发送高电平或低电平,或者,所述公共线向与其耦接的不同行的次像素交替地发送高电平或低电平;

所述方法还包括以下步骤:

在翻转像素内的充电电压由 1V 变成 3V 之前利用同一帧内的数据信号对翻转像素进行 8V 预充电,翻转像素内充电电压 1V 是由数据信号 6V 与共电极信号 5V 或者数据信号 4V 与共电极信号 5V 对翻转像素进行充电,翻转像素内充电电压 3V 是由数据信号 8V 与共电极信号 5V 或者数据信号 2V 与共电极信号 5V 对翻转像素进行充电,翻转像素预充电 8V 是由数据信号 8V 与共电极调变信号 0V 或者数据信号 2V 与共电极调变信号 10V 对翻转像素进行充电。

液晶显示装置及其信号驱动方法

【技术领域】

【0001】 本发明涉及一种显示装置,特别是涉及一种液晶显示装置。

【0002】 本发明还涉及一种信号驱动方法,特别是涉及一种液晶显示装置的信号驱动方法。

【背景技术】

【0003】 过驱动(Over Driving)技术是一种用于改善液晶显示面板显示效果的技术。传统的过驱动技术一般将前后图像信号作查表比较来找出预先定义的内差电压值以提高响应速度,这种做法需要使用帧缓冲器(Frame Buffer)来存储前一图像,然后再与当前图像作比较,上述预先定义的内差电压值也需要存储在存储器中,此外还需要定时控制器(Time Control Register, TCON)的配合。

【0004】 一般的以列驱动实现过驱动功能的方式如图 1 所示,原信号从 1V 切换至 3V,为提高响应速度,通常会在原信号中插入 5V 的信号。当像素内的电压由 1V 变成 3V 时需要耗费一帧的时间来充电,而且需要帧缓冲器与之配合。

【0005】 以 PVA 来看,如果只做一组内差查表,由于为了达到高穿透率而将像素电极中的条状电极间的间距设计成较大,造成液晶瞬时受到驱动而导致扭转角度不正确,于是,当从低灰阶切换到高灰阶时往往会产生所谓犀牛角现象,降低了显示效果。

【0006】 故,有必要提供一种液晶显示装置及其信号驱动方法,以解决现有技术所存在的问题。

【发明内容】

【0007】 本发明的一个目的在于提供一种液晶显示装置,以解决现有液晶显示器显示效果不佳的问题。

【0008】 本发明构造了一种液晶显示装置,包括:扫描驱动模块,用于产生扫描信号并将所述扫描信号发送给扫描线;数据驱动模块,用于产生数据信号并将所述数据信号发送给数据线;薄膜晶体管阵列面板,其上设有像素,所述像素包括次像素 R、次像素 G 和次像素 B;扫描线,所述扫描线与所述像素中的次像素耦接,所述扫描信号对处于同一行的次像素按列依次扫描;数据线,所述数据线与所述像素中的至少一个次像素耦接,所述数据线用于在将所述数据信号输入到所述次像素中,还用于在所述数据信号输入到所述次像素之前使得所述数据信号对所述次像素进行预充电;公共线,所述公共线与所述像素中的次像素耦接,用于根据与其耦接的所述次像素的极性向所述次像素施加高电压或低电压;所述公共线、数据线与所述扫描信号扫描的方向平行,所述扫描线与所述扫描信号扫描的方向垂直;所述公共线还用于向与其耦接的不同列的次像素持续地发送高电平或低电平;或者,所述公共线还用于向与其耦接的不同行的次像素交替地发送高电平或低电平;所述数据线还用于在翻转像素内的充电电压由 1V 变成 3V 之前利用同一帧内的数据信号对翻转像素进行 8V 预充电,翻转像素内充电电压 1V 是由数据信号 6V 与共电极信号 5V 或者数据信号 4V 与共

电极信号 5V 对翻转像素进行充电,翻转像素内充电电压 3V 是由数据信号 8V 与共电极信号 5V 或者数据信号 2V 与共电极信号 5V 对翻转像素进行充电,翻转像素预充电 8V 是由数据信号 8V 与共电极调变信号 0V 或者数据信号 2V 与共电极调变信号 10V 对翻转像素进行充电。

[0009] 在本发明的液晶显示装置中,所述像素的三个所述次像素排列按与所述扫描信号的扫描方向平行的方向排列。

[0010] 在本发明的液晶显示装置中,两个相邻的所述像素的相邻两个次像素具有相反的极性。

[0011] 在上述的液晶显示装置中,每一条所述公共线与极性相同的同一像素内的次像素耦接。

[0012] 在上述的液晶显示装置中,每一条所述数据线与极性相同的同一像素内的次像素耦接。

[0013] 在上述的液晶显示装置中,同一像素内相邻两个次像素的极性相同。

[0014] 本发明的另一个目的在于提供一种液晶显示装置的信号驱动方法。

[0015] 为解决上述问题,本发明构造了一种液晶显示装置的信号驱动方法,其特征在于,所述液晶显示装置包括扫描驱动模块、数据驱动模块、薄膜晶体管阵列面板、扫描线和数据线,所述薄膜晶体管阵列面板上设有像素,所述像素包括次像素 R、次像素 G 和次像素 B,公共线与扫描信号扫描的方向平行,所述方法包括以下步骤:(A)、扫描驱动模块产生扫描信号并将所述扫描信号发送给所述扫描线;(B)、数据驱动模块产生数据信号并将所述数据信号发送给所述数据线;(C)、扫描线将所述扫描信号发送给所述像素中的至少一个次像素,所述扫描信号对处于同一行的次像素按列依次扫描;(D)、数据线将所述数据信号发送给所述像素中的至少一个次像素,所述数据线在将所述数据信号输入到所述次像素中,在所述数据信号输入到所述次像素之前使得所述数据信号对所述次像素进行预充电;(E)、公共线根据与其耦接的所述次像素的极性向所述次像素施加高电压或低电压,所述公共线向与其耦接的不同列的次像素持续地发送高电平或低电平,或者,所述公共线向与其耦接的不同行的次像素交替地发送高电平或低电平;所述方法还包括以下步骤:在翻转像素内的充电电压由 1V 变成 3V 之前利用同一帧内的数据信号对翻转像素进行 8V 预充电,翻转像素内充电电压 1V 是由数据信号 6V 与共电极信号 5V 或者数据信号 4V 与共电极信号 5V 对翻转像素进行充电,翻转像素内充电电压 3V 是由数据信号 8V 与共电极信号 5V 或者数据信号 2V 与共电极信号 5V 对翻转像素进行充电,翻转像素预充电 8V 是由数据信号 8V 与共电极调变信号 0V 或者数据信号 2V 与共电极调变信号 10V 对翻转像素进行充电。

[0016] 本发明的有益效果是:相对于现有技术,本发明一方面不需要使用帧缓冲器,节约了成本;另一方面,不需要使用复杂的定时功能来进行过驱动;第三方面,如果在使用传统的将前后信号查表比较以进行过驱动时能大大避免液晶瞬时受到驱动而造成扭转角度不正确的现象的发生。

[0017] 为了让本发明的上述内容能更明显易懂,下文特举优选实施例,并配合所附图式,作详细说明如下:

【附图说明】

[0018] 图 1 为现有技术中列驱动过的驱动方式的示意图;

- [0019] 图 2 为本发明的液晶显示装置的框图；
- [0020] 图 3 为本发明的液晶显示装置的实施例的局部示意图；
- [0021] 图 4 为本发明的液晶显示装置信号驱动的示意图。

【具体实施方式】

[0022] 以下各实施例的说明是参考附加的图式,用以例示本发明可用以实施的特定实施例。本发明所提到的方向用语,例如「上」、「下」、「前」、「后」、「左」、「右」、「内」、「外」、「侧面」等,仅是参考附加图式的方向。因此,使用的方向用语是用以说明及理解本发明,而非用以限制本发明。

[0023] 在图中,结构相似的单元是以相同标号表示。

[0024] 本发明的液晶显示装置通过帧(Frame)内预充电(Pre-charge)及阵列公共线(Array com)高低电平信号的配合,在每个正确的数据信号写入到像素前都对像素先行充电一高电压,相当于在正确的数据信号写入到像素前进行过驱动(OverDriving)。

[0025] 参考图 2,图 2 为本发明的液晶显示装置的框图。本发明的液晶显示装置包括扫描驱动模块 204、数据驱动模块 201、薄膜晶体管阵列面板 202、扫描线(栅极线)205、公共线 203 和数据线 207,图 2 中,公共线 203 与数据线 207 平行设置。薄膜晶体管阵列面板 202 上设有像素 206,该像素 206 包括三个次像素,图 2 中未示出次像素。扫描驱动模块 204 用于产生扫描信号,该扫描信号由该扫描驱动模块 204 发送给所述扫描线 205,数据驱动模块 201 用于产生数据信号,该数据信号被该数据驱动模块 201 发送给所述数据线 207。扫描线 205 与像素 206 耦接,具体地,扫描线 205 与像素 206 中的至少一个次像素耦接,数据线 207 与像素 206 耦接,具体地,数据线 207 与像素 206 中的至少一个次像素耦接,公共线 203 与像素 206 耦接,具体地,公共线 203 与像素 206 中的至少一个次像素耦接。

[0026] 参考图 3 和图 4,图 3 为本发明的液晶显示装置的实施例的局部示意图,图 4 为本发明的液晶显示装置信号驱动的实施例的示意图。在本实施例中,三栅极列驱动(Tri-gate)是由三个翻转的次像素(次像素 R、次像素 G 和次像素 B)组成。次像素 R、次像素 G 和次像素 B 按与扫描信号的扫描方向平行纵向排列。在本发明的液晶显示装置中,扫描线的扫描信号对薄膜晶体管阵列面板中的每一行次像素按列依次进行扫描。次像素 R、次像素 G 和次像素 B 按与扫描信号的扫描方向平行的方向依次排列。数据线(包括数据线 1 和数据线 2)按次像素 R、次像素 G 和次像素 B 排列的方向设置。在本实施例中,薄膜晶体管面板的每一行像素均具有相同的极性,即每一个像素的三个次像素均具有相同的极性。相邻两行的像素的极性相反。数据线(包括数据线 1 和数据线 2)与同一行的像素耦接,具体地,数据线 1 与第一像素 310 中均具有正极性的次像素 R311、次像素 G312、次像素 B313 和第三像素 330 中均具有正极性的次像素 R331、次像素 G332、次像素 B333 耦接。数据线 2 与第二像素 320 中均具有负极性的次像素 R321、次像素 G322、次像素 B323 和第四像素 340 中均具有负极性的次像素 R341、次像素 G342、次像素 B343 耦接。公共线(包括公共线 1 和公共线 2)设置与扫描线间扫描移动方向平行,并且以阵列的形式排列。公共线与同一行的次像素耦接,具体地,公共线 1 (com 1)与第一像素 310 中均具有正极性的次像素 R311、次像素 G312、次像素 B313 和第三像素 330 中均具有正极性的次像素 R331、次像素 G332、次像素 B333 耦接,公共线 2 (com 2)与第二像素 320 中均具有负极性的次像素 R321、次像素 G322、

次像素 B323 和第四像素 340 中均具有负极性的次像素 R341、次像素 G342、次像素 B343 耦接。第一像素 310 的次像素 R311 与第二像素 320 的次像素 R321 组成第一列次像素,第一像素 310 的次像素 G312 与第二像素 320 的次像素 G322 组成第二列次像素,依此类推。公共线和数据线为相互平行设置,公共线和扫描线(栅极线)为相互垂直设置。

[0027] 图 4 中,本发明的液晶显示装置不需要耗费一帧的时间来给翻转像素充电,因为在翻转像素内的充电电压由 1V 变成 3V 之前已经利用了同一帧内的数据信号对翻转像素进行 8V 预充电。上述翻转像素内充电电压 1V 是由数据信号 6V 与共电极信号 5V 或者数据信号 4V 与共电极信号 5V 对翻转像素进行充电。翻转像素内充电电压 3V 是由数据信号 8V 与共电极信号 5V 或者数据信号 2V 与共电极信号 5V 对翻转像素进行充电。翻转像素预充电 8V 是由数据信号 8V 与共电极调变信号 0V 或者数据信号 2V 与共电极调变信号 10V 对翻转像素进行充电。第一组栅极信号向第一列次像素(包括第一翻转像素 310 的次像素 R311、第二翻转像素 320 的次像素 R321)的栅极发送高电平信号以打开第一列次像素的栅极,让第一列次像素(包括第一翻转像素 310 的次像素 R311、第二翻转像素 320 的次像素 R321)内的充电电压由 1V 变成 3V 前,利用数据线 8V 与共电极调变信号 0V 或者数据信号 2V 与共电极调变信号 10V 的充电电压 8V 来给第一列次像素进行预充电。当第一组栅极信号向第一列次像素的栅极发送高电平信号时,由于第一翻转像素 310 的次像素 R311 正极性数据线 8V,配合公共线 1 的共电极电压由 5V 调变至低电压 0V,对第一翻转像素 310 的次像素 R311 预充一 8V 高电压。于此同一时间,第二翻转像素 320 的次像素 R321 是负极性数据线 2V,配合公共线 2 的共电极高电压 10V,对第二翻转像素 320 的次像素 R321 预充一 8V 高电压。紧接著,公共线 1 的共电极电压由低电压 0V 回复到正常共电极电压 5V 且公共线 2 的共电极电压由高电压 10V 回复到正常共电极电压 5V。此时,第一翻转像素 310 的次像素 R311 及第二翻转像素 320 的次像素 R321 便由预充 8V 高电压回复到正常像素需求电压 3V。接著,第一组栅极信号向第一列次像素发送低电压信号以关闭第一列次像素的栅极;第二组栅极信号向第二列次像素(包括第一翻转像素 310 的次像素 G312、第二翻转像素 320 的次像素 G322)的栅极发送高电平信号以打开第二列次像素的栅极;同样,让第二列次像素(包括第一翻转像素 310 的次像素 G312、第二翻转像素 320 的次像素 G322)内的充电电压由 1V 变成 3V 前,利用数据线 8V 与共电极调变信号 0V 或者数据信号 2V 与共电极调变信号 10V 的充电电压 8V 来给第二列次像素进行预充电。当第二组栅极信号向第二列次像素的栅极发送高电平信号时,由于第一翻转像素 310 的次像素 G312 是正极性数据线 8V,配合公共线 1 的共电极电压由 5V 调变至低电压 0V,对第一翻转像素 310 的次像素 G312 预充一 8V 高电压。同时,第二翻转像素 320 的次像素 G322 是负极性数据线 2V,配合公共线 2 的共电极高电压 10V,对第二翻转像素 320 的次像素 R322 预充一 8V 高电压。紧接著,公共线 1 的共电极电压由低电压 0V 回复到正常共电极电压 5V 且公共线 2 的共电极电压由高电压 10V 回复到正常共电极电压 5V。此时,第一翻转像素 310 的次像素 R312 及第二翻转像素 320 的次像素 R322 便由预充 8V 高电压回复到正常像素需求电压 3V。紧接著,第二组栅极信号向第二列次像素发送低电压信号以关闭第二列次像素的栅极;再接著,第三组栅极信号向第三列次像素的栅极发送高电平信号一打开第三列次像素的栅极;依此类推,便可在一帧内实现过驱动功能。

[0028] 作为对本发明的液晶显示装置的一种改进,公共线 1 和公共线 2 重复地向与其耦接的处于不同行的次像素发送高电平或低电平,公共线 1 和 2 是根据次像素的极性来发送

高电平或低电平的 ; 或者公共线 1 和公共线 2 交替地向与其耦接的处于不同行的次像素发送高电平或低电平, 公共线 1 和公共线 2 是根据次像素的极性来发送高电平或低电平的。

[0029] 统观上述实施例, 本发明的液晶显示装置的信号驱动方法包括以下步骤: 扫描驱动模块 204 产生扫描信号并将该扫描信号发送给扫描线 205 ; 数据驱动模块 201 产生数据信号并将该数据信号发送给数据线 207 ; 扫描线 205 将该扫描信号发送给像素 206 中的至少一个次像素, 扫描信号对处于同一行的次像素按列依次扫描 ; 数据线 207 将该数据信号发送给像素 206 中的至少一个次像素, 数据线 207 在将该数据信号输入到次像素中之前对该次像素进行预充电 ; 公共线 203 根据与其耦接的次像素的极性向次像素施加高电压或低电压, 具体地, 公共线 203 向与其耦接的不同列的次像素持续地发送高电平或低电平中的一种, 或者公共线 203 向与其耦接的不同行的次像素交替地发送高电平或低电平中的一种, 公共线 203 根据次像素的极性来发送高电平或低电平。

[0030] 综上所述, 虽然本发明已以优选实施例揭露如上, 但上述优选实施例并非用以限制本发明, 本领域的普通技术人员, 在不脱离本发明的精神和范围内, 均可作各种更动与润饰, 因此本发明的保护范围以权利要求界定的范围为准。

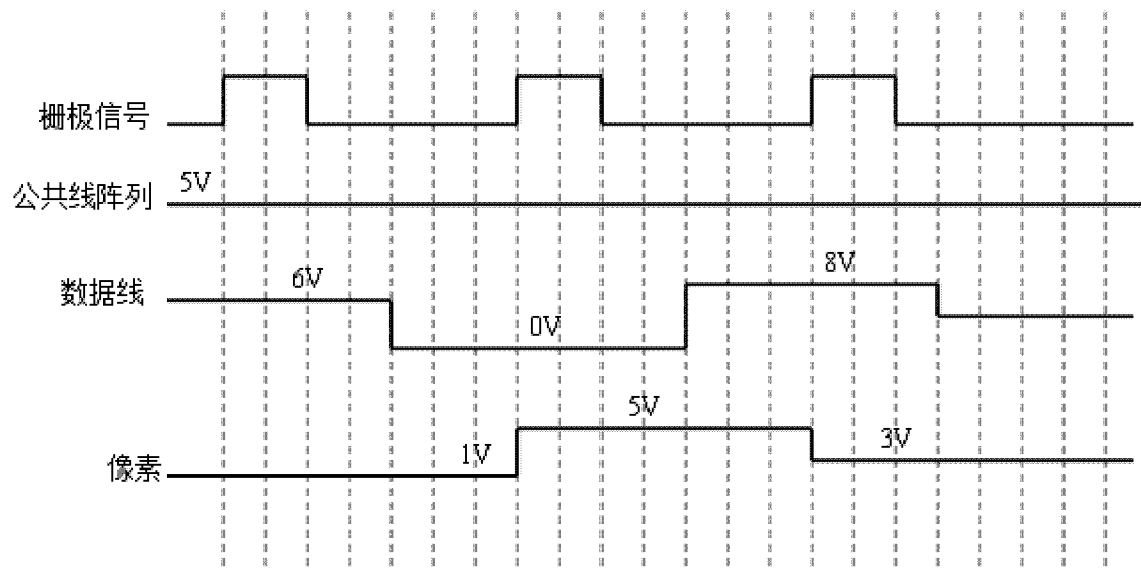


图 1

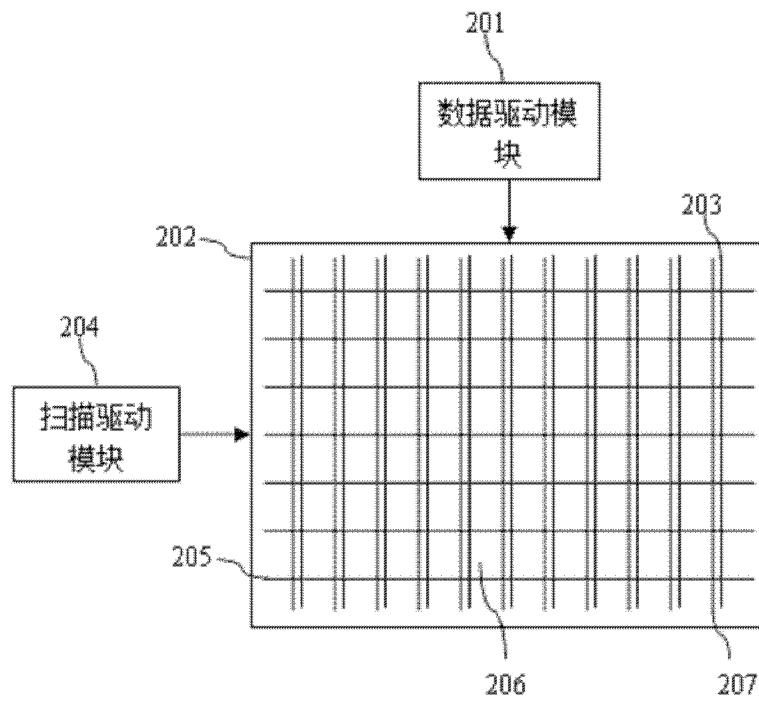


图 2

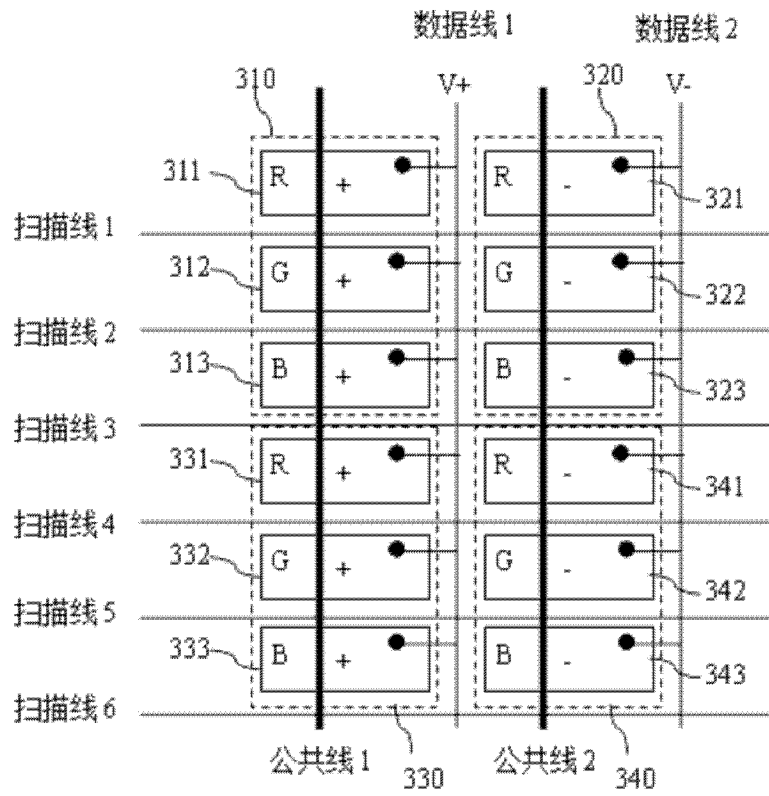


图 3

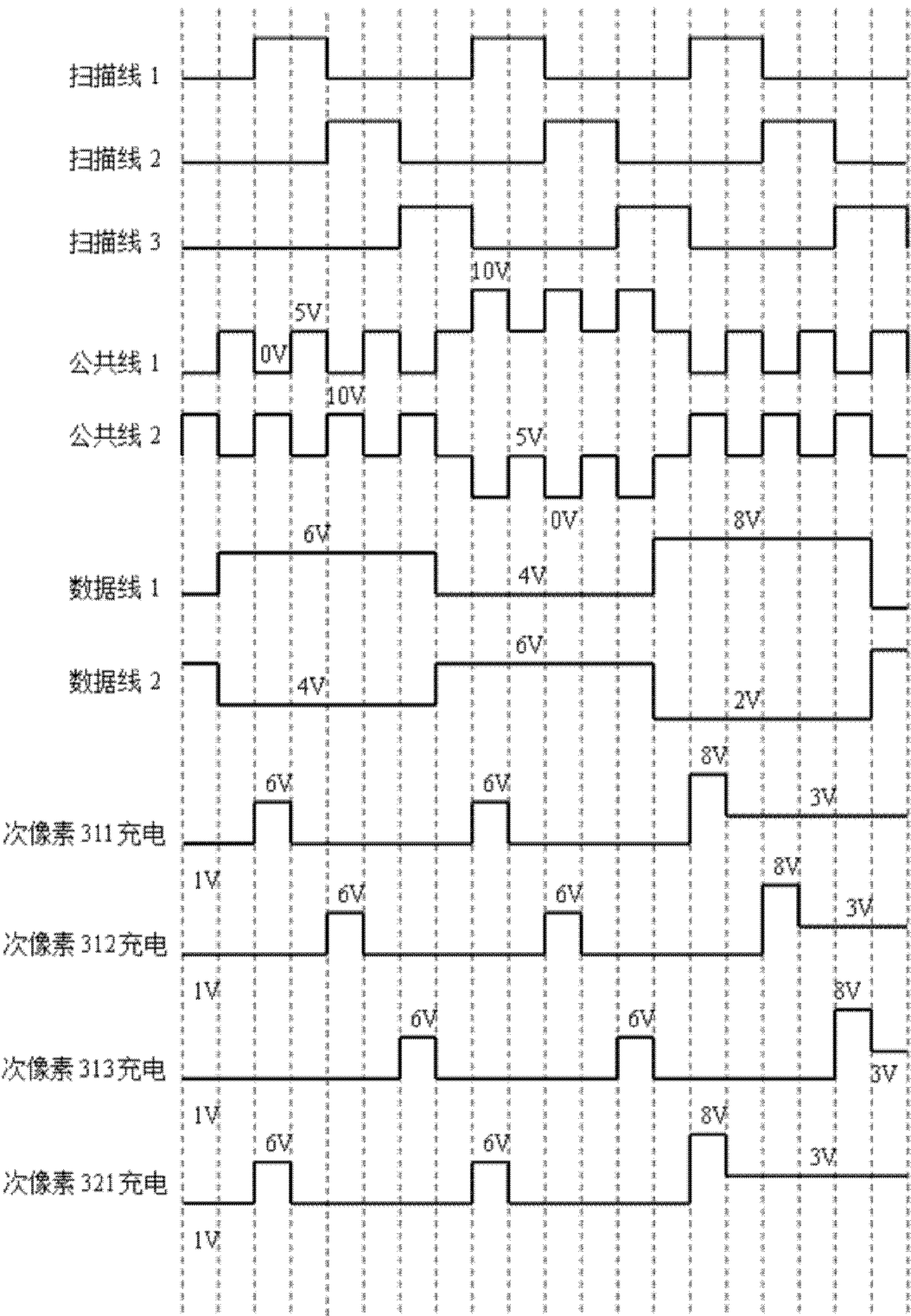


图 4

专利名称(译)	液晶显示装置及其信号驱动方法		
公开(公告)号	CN102243853B	公开(公告)日	2013-06-05
申请号	CN201110203461.5	申请日	2011-07-20
[标]申请(专利权)人(译)	深圳市华星光电技术有限公司		
申请(专利权)人(译)	深圳市华星光电技术有限公司		
[标]发明人	康志聪		
发明人	康志聪		
IPC分类号	G09G3/36		
CPC分类号	G09G3/3648 G09G2310/0251 G09G2320/0252		
审查员(译)	李文斐		
其他公开文献	CN102243853A		
外部链接	Espacenet SIPO		

摘要(译)

本发明公开了一种液晶显示装置，该液晶显示装置通过帧内预充电及阵列公共线高低电平信号的配合，在每个正确的数据信号写入到像素前都对像素先行充电一高电压，相当于在正确的数据信号写入到像素前进行过驱动。本发明还公开了一种液晶显示装置的信号驱动方法。相对于现有技术，本发明一方面不需要使用帧缓冲器，节约了成本；另一方面，不需要使用复杂的定时功能来进行过驱动；第三方面，如果在使用传统的将前后信号查表比较以进行过驱动时能大大避免液晶瞬时受到驱动而造成扭转角度不正确的现象的发生。

