



1. 一种触摸感测式液晶显示装置,该液晶显示装置包括:  
阵列基板,该阵列基板包括第一基板、公共电极、像素电极和触摸感测单元;  
滤色器基板,该滤色器基板包括第二基板,并且面对所述阵列基板;  
防静电层,该防静电层在所述第二基板的外侧上,并包含锌锡氧化物,该防静电层具有大约  $10^7$  至  $10^9$  欧姆每平方 ( $\Omega/\text{sq}$ ) 的薄膜电阻;以及  
液晶层,该液晶层位于所述第一基板与所述第二基板的内侧之间。
2. 根据权利要求1所述的液晶显示装置,其中所述防静电层具有约100埃到1000埃的厚度。
3. 根据权利要求1所述的液晶显示装置,其中所述触摸感测单元包括:  
X方向感测线;  
Y方向感测线;  
在所述X方向感测线的一端的X方向感测电路;以及  
在所述Y方向感测线的一端的Y方向感测电路,  
其中,所述X方向感测电路和所述Y方向感测电路分别通过所述X方向感测线和所述Y方向感测线来检测由于触摸导致的电容变化。
4. 根据权利要求3所述的液晶显示装置,其中在所述第一基板上限定多个触摸块,各触摸块包括第一区、第二区和第三区,所述第一区、第二区和第三区中的每一个包括至少一个像素区,并且其中所述X方向感测线设置在所述第一区和所述第三区中,所述Y方向感测线设置在所述第二区中。
5. 根据权利要求4所述的液晶显示装置,其中所述第一区中的X方向感测线电连接到所述第三区中的X方向感测线。
6. 根据权利要求5所述的液晶显示装置,其中所述触摸感测单元还包括所述第二区中的连接线,该连接线用于电连接所述第一区中的X方向感测线和所述第三区中的X方向感测线。
7. 根据权利要求5所述的液晶显示装置,其中所述公共电极在所述第一区、所述第二区和所述第三区中的每一个中具有岛形状,并且所述X方向感测线和所述Y方向感测线接触所述公共电极。
8. 根据权利要求1所述的液晶显示装置,其中所述阵列基板还包括:  
在所述第一基板上的选通线;  
在所述选通线上的层间绝缘层;  
在所述层间绝缘层上并且彼此交叉以限定多个像素区的数据线,其中多个像素区形成所述第一区、所述第二区和所述第三区中的每一个;  
在各像素区中并且连接到所述选通线和所述数据线的薄膜晶体管;  
在所述数据线 and 所述薄膜晶体管上的第一钝化层,其中所述公共电极设置在所述第一钝化层上,并且在所述第一区、所述第二区和所述第三区中的每一个中具有岛形状;以及  
在所述公共电极上方的第二钝化层,其中所述第一钝化层和所述第二钝化层具有露出所述薄膜晶体管的一部分的漏极接触孔,  
其中所述像素电极设置在所述第二钝化层上,并且通过所述漏极接触孔接触所述薄膜晶体管的所述一部分。

9. 根据权利要求 8 所述的液晶显示装置,其中所述像素电极具有至少一个开口,以与所述公共电极产生边缘场。

10. 根据权利要求 8 所述的液晶显示装置,其中所述触摸感测单元包括:

所述第二区中在所述层间绝缘层下面的连接线;

设置在所述第一区和第三区中的公共电极上、并与所述选通线交叠的 X 方向感测线;

设置在所述第二区中的公共电极上、并与所述数据线交叠的 Y 方向感测线;以及

在所述第二钝化层上的第一连接图案和第二连接图案,

其中所述第二钝化层具有露出所述第一区中的 X 方向感测线的端部的第一接触孔、以及露出所述第三区中的 X 方向感测线的端部的第二接触孔,其中所述第一钝化层和所述第二钝化层具有露出所述薄膜晶体管的一部分的漏极接触孔,并且所述第一钝化层和第二钝化层以及所述层间绝缘层具有分别露出所述连接线的两端的第三接触孔和第四接触孔,

其中所述第一连接图案的一端通过所述第一接触孔接触所述第一区中的 X 方向感测线,所述第一连接图案的另一端通过所述第三接触孔接触所述连接线的一端,并且

其中所述第二连接图案的一端通过所述第二接触孔接触所述第三区中的 X 方向感测线,所述第二连接图案的另一端通过所述第四接触孔接触所述连接线的另一端。

11. 根据权利要求 8 所述的液晶显示装置,其中所述滤色器基板还包括:

对应于各像素区的边界的黑底;以及

对应于各像素区的滤色器层。

12. 一种触摸感测式液晶显示装置的制造方法,该方法包括:

在第一基板上形成选通线、数据线、薄膜晶体管、公共电极、像素电极和触摸感测单元;

在第二基板的外侧上形成防静电层,所述防静电层包含锌锡氧化物并具有大约  $10^7$  至  $10^9$  欧姆每平方 ( $\Omega/\text{sq}$ ) 的薄膜电阻;以及

接合所述第一基板和所述第二基板,所述第一基板和所述第二基板之间插入有液晶层。

13. 根据权利要求 12 所述的方法,其中所述防静电层具有约 100 埃到 1000 埃的厚度。

14. 根据权利要求 12 所述的方法,其中利用溅射工艺来执行形成所述防静电层的步骤。

15. 根据权利要求 14 所述的方法,其中在室温或高于  $300^\circ\text{C}$  的温度下执行所述溅射工艺。

16. 根据权利要求 12 所述的方法,其中形成所述触摸感测单元的步骤包括:

在与所述选通线相同的层形成连接线;

在所述公共电极上形成 X 方向感测线和 Y 方向感测线,所述 X 方向感测线和所述 Y 方向感测线分别与所述选通线和所述数据线交叠,其中所述 X 方向感测线设置在第一区和第二区中,所述 Y 方向感测线设置在所述第一区和所述第二区之间的第三区中;以及

在与所述像素电极相同的层形成第一连接图案和第二连接图案,

其中所述第一连接图案的一端电连接到所述第一区中的 X 方向感测线,所述第一连接图案的另一端电连接到所述连接线,并且其中所述第二连接图案的一端电连接到所述第二区中的 X 方向感测线,所述第二连接图案的另一端电连接到所述连接线。

17. 一种触摸感测式液晶显示装置的制造方法,该方法包括:

在第一基板上形成选通线、数据线、薄膜晶体管、公共电极、像素电极和触摸感测单元;

将第二基板接合到所述第一基板,以形成液晶面板,其中所述液晶面板具有第一厚度;

蚀刻所述第一基板和所述第二基板中的每一个的外侧,使得所述液晶面板具有小于所述第一厚度的第二厚度;以及

在所述第二基板的外侧上形成防静电层,所述防静电层包含锌锡氧化物并具有大约  $10^7$  至  $10^9$  欧姆每平方 ( $\Omega/\text{sq}$ ) 的薄膜电阻。

18. 根据权利要求 17 所述的方法,其中所述防静电层具有约 100 埃到 1000 埃的厚度。

19. 根据权利要求 17 所述的方法,其中通过利用包含无机基础材料和导电颗粒的靶进行溅射工艺来执行形成所述防静电层的步骤。

20. 根据权利要求 19 所述的方法,其中在室温或低于  $100^\circ\text{C}$  的温度下执行所述溅射工艺。

21. 根据权利要求 17 所述的方法,其中形成所述触摸感测单元的步骤包括:

在与所述选通线相同的层形成连接线;

在所述公共电极上形成 X 方向感测线和 Y 方向感测线,所述 X 方向感测线和所述 Y 方向感测线分别与所述选通线和所述数据线交叠,其中所述 X 方向感测线设置在第一区和第二区中,所述 Y 方向感测线设置在所述第一区和所述第二区之间的第三区中;以及

在与所述像素电极相同的层形成第一连接图案和第二连接图案,

其中所述第一连接图案的一端电连接到所述第一区中的 X 方向感测线,所述第一连接图案的另一端电连接到所述连接线,并且其中所述第二连接图案的一端电连接到所述第二区中的 X 方向感测线,所述第二连接图案的另一端电连接到所述连接线。

## 触摸感测式液晶显示装置及其制造方法

### 技术领域

[0001] 本发明涉及液晶显示 (LCD) 装置, 更具体地, 涉及包括防静电层的触摸感测式液晶显示装置及其制造方法。

### 背景技术

[0002] 近来, LCD 装置由于其低功耗和便携性已广泛用作下一代技术密集和增值的装置。通常, LCD 装置使用液晶分子的光学各向异性和偏振特性来产生图像。由于液晶分子的光学各向异性, 入射到液晶分子上的光的折射取决于液晶分子的排列方向。液晶分子具有能沿特定方向排列的细长形状。能通过施加电场来控制液晶分子的排列方向。相应地, 液晶分子的排列根据所施加电场的方向变化, 并且由于光学各向异性, 光沿液晶分子的排列方向折射, 从而显示图像。

[0003] 由于包括薄膜晶体管 (TFT) 作为开关元件、被称为有源矩阵 LCD (AM-LCD) 装置的 LCD 装置具有高分辨率和显示运动图像的优异特性, 所以 AM-LCD 装置已广泛使用。

[0004] AM-LCD 装置包括阵列基板、滤色器基板和插入在二者之间的液晶层。阵列基板可包括像素电极和 TFT, 滤色器基板可包括滤色器层和公共电极。AM-LCD 装置由像素电极和公共电极之间的电场驱动, 以具有优异的透射率和孔径比特性。然而, 由于 AM-LCD 装置使用垂直电场, 所以 AM-LCD 装置具有差的视角。

[0005] 面内切换 (IPS) 模式 LCD 装置或边缘场切换 (FFS) 模式 LCD 装置可用于解决上面提到的限制。图 1 是根据现有技术的 IPS 模式 LCD 装置的截面图。如图 1 所示, 阵列基板和滤色器基板分离并互相面对。阵列基板包括第一基板 10、公共电极 17 和像素电极 30。尽管未示出, 但阵列基板可包括 TFT、选通线、数据线等。滤色器基板包括第二基板 9、滤色器层 (未示出) 等。液晶层 11 插入在第一基板 10 和第二基板 9 之间。由于公共电极 17 和像素电极 30 在同一水平面上形成在第一基板 10 上, 所以在公共电极 17 和像素电极 30 之间产生水平电场“L”。液晶层 11 的液晶分子由水平电场驱动, 使得 IPS 模式 LCD 装置具有宽视角。

[0006] 图 2A 和图 2B 是示出根据现有技术的 IPS 模式 LCD 装置的打开 / 关闭状况的截面图。如图 2A 所示, 当电压施加到 IPS 模式 LCD 装置时, 公共电极 17 和像素电极 30 上方的液晶分子 11a 不变。但是公共电极 17 和像素电极 30 之间的液晶分子 11b 由于水平电场“L”而水平排列。由于液晶分子通过水平电场排列, 所以 IPS 模式 LCD 装置具有宽视角特性。图 2B 示出电压未施加到 IPS 模式 LCD 装置时的状况。因为公共电极 17 和像素电极 30 之间没有产生电场, 所以液晶分子 11 的排列没有改变。

[0007] 在 FFS 模式 LCD 装置中, 像素电极和公共电极中的一个在像素区中具有板状, 像素电极和公共电极中的另一个具有开口。像素电极和公共电极形成在下基板上。结果, 液晶分子由像素电极和公共电极之间的边缘场驱动。

[0008] 遗憾的是, 由于在 IPS 模式 LCD 装置或 FFS 模式 LCD 装置的上基板上不存在由导电材料形成的公共电极, 因此在上基板的外侧上需要由诸如铟锡氧化物 (ITO) 和铟锌氧化

物 (IZO) 的透明导电材料形成的防静电层,以防止由于静电产生的问题。通常,防静电层具有约 200 埃(Å)的厚度,以及约 500 欧姆每平方 ( $\Omega/\text{sq}$ ) 的薄膜电阻 (sheet resistance)。因为防静电层的薄膜电阻基本上与金属材料的薄膜电阻相同,所以由于防静电层,静电不会对设备造成损坏。

[0009] IPS 模式 LCD 装置或 FFS 模式 LCD 装置被用于电视、投影仪、移动电话、PDA 等。近来,移动设备包括触摸传感器,使得能通过触摸来操作该设备。

[0010] 遗憾的是,即使在 IPS 模式 LCD 装置或 FFS 模式 LCD 装置的单元 (cell) 中包括电容覆盖式触摸传感器,也会由于 IPS 模式 LCD 装置或 FFS 模式 LCD 装置的由诸如铟锡氧化物 (ITO) 和铟锌氧化物 (IZO) 的透明导电材料形成的防静电层而不能检测到触摸产生的电容变化。即,不能通过触摸传感器操作现有技术的 IPS 模式 LCD 装置或 FFS 模式 LCD 装置。

[0011] 更具体地,当用户将他的手指触摸到 IPS 模式 LCD 装置或 FFS 模式 LCD 装置上时,在手指和 IPS 模式 LCD 装置或 FFS 模式 LCD 装置的防静电层之间产生电容。该电容通过防静电层放电到外部空间,使得不能通过电容覆盖式触摸传感器来检测用户的触摸。如果为了触摸感测而移除防静电层,则静电会造成损坏。

## 发明内容

[0012] 因此,本发明致力于基本上消除了由于现有技术的限制和缺点导致的一个或更多个问题的一种触摸感测式 LCD 装置及其制造方法。

[0013] 本发明的附加特征和优点将在以下的说明书中进行阐述,并且将根据说明书而部分地变得明显,或者可以通过对本发明的实践来了解。可以通过书面的说明书及其权利要求书以及附图中具体指出的结构来实现和获得本发明的目的和其它优点。

[0014] 为了实现这些和其它优点,根据本发明的目的,如这里具体实施和广泛描述的,一种触摸感测式液晶显示装置,该触摸感测式液晶显示装置包括:阵列基板,其包括第一基板、公共电极、像素电极和触摸感测单元;滤色器基板,其包括第二基板,并且面对所述阵列基板;防静电层,其在所述第二基板的外侧上并包含锌锡氧化物,所述防静电层具有大约  $10^7$  至  $10^9$  欧姆每平方 ( $\Omega/\text{sq}$ ) 的薄膜电阻;以及液晶层,其位于所述第一基板与所述第二基板的内侧之间。

[0015] 在本发明的另一方面,一种触摸感测式液晶显示装置的制造方法,该方法包括:在第一基板上形成选通线、数据线、薄膜晶体管、公共电极、像素电极和触摸感测单元;在第二基板的外侧上形成防静电层,所述防静电层包含锌锡氧化物,并具有大约  $10^7$  至  $10^9$  欧姆每平方 ( $\Omega/\text{sq}$ ) 的薄膜电阻;以及接合所述第一基板和所述第二基板,并且所述第一基板和所述第二基板之间插入有液晶层。

[0016] 在本发明的另一方面,一种触摸感测式液晶显示装置的制造方法,该方法包括:在第一基板上形成选通线、数据线、薄膜晶体管、公共电极、像素电极和触摸感测单元;将第二基板接合到所述第一基板,以形成液晶面板,其中所述液晶面板具有第一厚度;蚀刻所述第一基板和所述第二基板中的每一个的外侧,使得所述液晶面板具有小于所述第一厚度的第二厚度;以及在所述第二基板的外侧上形成防静电层,所述防静电层包含锌锡氧化物,并具有大约  $10^7$  至  $10^9$  欧姆每平方 ( $\Omega/\text{sq}$ ) 的薄膜电阻。

[0017] 应该理解,本发明前面的一般描述和下面的具体描述都是示例性和说明性的,并

且旨在对要求保护的本发明提供进一步说明。

## 附图说明

[0018] 附图被包括以提供对本发明进一步的理解,被并入且构成本说明书的一部分,附图例示了本发明的实施方式,并且与描述一起用于解释本发明的原理。

[0019] 图 1 是根据现有技术的 IPS 模式 LCD 装置的截面图。

[0020] 图 2A 和图 2B 是示出根据现有技术的 IPS 模式 LCD 装置的打开 / 关闭状况的截面图。

[0021] 图 3 是根据本发明的用于触摸感测式 LCD 装置的阵列基板的示意性平面图。

[0022] 图 4 是示出根据本发明的用于触摸感测式 LCD 装置的阵列基板的一部分的平面图。

[0023] 图 5 是沿图 4 的线 V-V 的截面图。

[0024] 图 6 是沿图 4 的线 VI-VI 的截面图。

[0025] 图 7A- 图 7D 是示出根据本发明实施方式的触摸感测式 LCD 装置的制造工艺的截面图。

[0026] 图 8A- 图 8E 是示出根据本发明实施方式的触摸感测式 LCD 装置的制造工艺的截面图。

## 具体实施方式

[0027] 现在将详细参照优选实施方式,附图中例示了其示例。

[0028] 图 3 是根据本发明的用于触摸感测式 LCD 装置的阵列基板的示意性平面图。

[0029] 如图 3 所示,在阵列基板上限定多个触摸块 TB。此外,在各触摸块 TB 中限定第一区 A1、第二区 A2 和第三区 A3。第二区 A2 设置在第一区 A1 和第三区 A3 之间。触摸块 TB 是触摸感测的单位区域。在第一区 A1、第二区 A2 和第三区 A3 中的每一个中限定多个像素区 P。

[0030] 多条选通线 119 沿第一方向(即,X 方向)延伸,多条数据线 130 沿第二方向(即,Y 方向)延伸。选通线 119 和数据线 130 彼此交叉,以限定像素区 P。

[0031] 此外,X 方向感测线 Xs1 沿第一方向延伸通过第一区 A1 和第三区 A3。X 方向感测线 Xs1 设置在选通线 119 上方。即,X 方向感测线 Xs1 与选通线 119 交叠(overlap)。一个触摸块 TB 中的第一区 A1 和第三区 A3 中的 X 方向感测线 Xs1 电连接到第二区 A2 中的连接线 152。连接线 152 沿选通线 119 延伸,并与选通线 119 间隔开,以避免短路。连接线 152 可由与选通线 119 相同的材料形成,并设置在与选通线 119 相同的层。连接线 152 的一端通过第一连接图案 162 连接到第一区 A1 中的 X 方向感测线 Xs1,连接线 152 的另一端通过第二连接图案 164 连接到第三区 A3 中的 X 方向感测线 Xs1。

[0032] Y 方向感测线 Ys1 沿第二方向延伸通过第二区 A2。Y 方向感测线 Ys1 设置在数据线 130 上方。即,Y 方向感测线 Ys1 与数据线 130 交叠。由于 Y 方向感测线 Ys1 设置在与连接线 152 不同的层,所以不存在短路。

[0033] 尽管未示出,但具有板状的公共电极和具有开口的像素电极之间形成有绝缘层。一个像素区中的像素电极与另一像素区中的像素电极分离。一个触摸块 TB 中的公共电极

与另一触摸块 TB 中的公共电极分离。此外,第一区 A1、第二区 A2 和第三区 A3 中的公共电极彼此分离。X 方向感测电路设置在 X 方向感测线 Xs1 的一端,Y 方向感测电路设置在 Y 方向感测线 Ys1 的一端。X 方向感测电路和 Y 方向感测电路位于包括触摸块 TB 的显示区的外围的非显示区。

[0034] 当一个触摸块 TB 被触摸时,X 方向感测电路和 Y 方向感测电路分别通过 X 方向感测线 Xs1 和 Y 方向感测线 Ys1 检测像素和公共电极之间的电容变化。结果,感测到被触摸的触摸块 TB 的位置。

[0035] 图 4 是示出根据本发明的用于触摸感测式 LCD 装置的阵列基板的一部分的平面图。图 5 是图 4 的线 V-V 的截面图,图 6 是沿图 4 的线 VI-VI 的截面图。图 4 示出第一区到第三区,每个区均包括一个像素区。然而,如图 3 所示,第一区到第三区中的每一个可具有至少一个像素区。

[0036] 如图 4 到图 6 所示,选通线 119 和数据线 130 形成在第一基板 101 上。选通线 119 和数据线 130 彼此交叉,以限定第一像素区 P1、第二像素区 P2 和第三像素区 P3。第一像素区 P1、第二像素区 P2 和第三像素区 P3 分别包括在第一区 A1、第二区 A2 和第三区 A3 中。

[0037] 在各像素区 P 中,形成有包括半导体层 113、栅极 120、源极 133 和漏极 136 的薄膜晶体管 (TFT) Tr。栅极 120 和源极 133 分别从选通线 119 和数据线 130 延伸,使得 TFT Tr 电连接到选通线 119 和数据线 130。

[0038] 半导体层 113 由多晶硅形成。半导体层 113 中心的由本征多晶硅形成的第一半导体区 113a 用作沟道,第一半导体区 113a 两侧的第二半导体区 113b 掺杂有高浓度杂质。栅绝缘层 116 形成在半导体层 113 上。

[0039] 栅极 120 形成在栅绝缘层 116 上,并且对应于第一半导体区 113a。选通线 119 形成在栅绝缘层 116 上,并连接到栅极 120。连接线 152 也形成在栅绝缘层 116 上,并且平行于选通线 119。连接线 152 与选通线间隔开。选通线 152 设置在第二区 A2 的第二像素区 P2 中,连接线 152 的两端分别设置在第一区 A1 的第一像素区 P1 中和第三区 A3 的第三像素区 P3 中。

[0040] 层间绝缘层 123 形成在选通线 119、栅极 120 和连接线 152 上。例如,层间绝缘层 123 可由无机绝缘材料(例如,氧化硅或氮化硅)形成。对层间绝缘层 123 和栅绝缘层 116 进行构图,以形成露出半导体层 113 的第二半导体区 113b 的半导体接触孔 125。

[0041] 在层间绝缘层 123 上,形成与选通线 119 交叉的数据线 130。此外,源极 133 和漏极 136 形成在层间绝缘层 123 上。源极 133 和漏极 136 分别通过半导体接触孔 125 接触第二半导体区 113b。

[0042] 如上面提到的,半导体层 113、栅绝缘层 116、栅极 120、层间绝缘层 123、源极 133 和漏极 136 构成 TFT Tr。这可被称为顶栅型 (top gate type) TFT。另选地,可使用底栅型 (bottom gate type) TFT,其中半导体层位于作为 TFT 的下层的栅极与作为 TFT 的上层的源极和漏极之间。

[0043] 由无机绝缘材料(例如,氧化硅或氮化硅)形成的第一钝化层 140 和由有机绝缘材料(例如,光亚克力 (photo-acryl) 或苯并环丁烯 (BCB)) 形成的第二钝化层 145 堆叠在数据线 130、源极 133 和漏极 136 上。第二钝化层 145 可具有约 2 到 4 微米的厚度,以提供平坦顶面。由于数据线 130 的金属材料和第二钝化层 145 的有机绝缘材料之间的粘合强度



小于数据线 130 的金属材料和第一钝化层 140 的无机绝缘材料之间以及第一钝化层 140 的无机绝缘材料和第二钝化层 145 的有机绝缘材料之间的粘合强度,所以数据线 130 的金属材料和第二钝化层 145 的有机绝缘材料之间的粘合性能由于第一钝化层 140 而得以改善。可省略第一钝化层 140。

[0044] 在第一区 A1、第二区 A2 和第三区 A3 中的每一个中具有岛状 (island shape) 的公共电极 150 形成在第二钝化层 145 上。即,第二区 A2 中的公共电极 150 与第一区 A1 和第三区 A3 中的每一个中的公共电极 150 分离。公共电极 150 具有板状。公共电极 150 由透明导电材料形成,透明导电材料例如为铟锡氧化物 (ITO) 或铟锌氧化物 (IZO)。

[0045] X 方向感测线 Xs1 和 Y 方向感测线 Ys1 形成在公共电极 150 上。X 方向感测线 Xs1 与第一区 A1 和第三区 A3 中的选通线 119 交叠,Y 方向感测线 Ys1 与第二区 A2 中的数据线 130 交叠。Y 方向感测线 Ys1 沿数据线 130 延伸,使得沿数据线 130 排列的第二区 A2 通过 Y 方向感测线 Ys1 电连接。(图 3 的) 各触摸块 TB 的第一区 A1 和第三区 A3 中的 X 方向感测线 Xs1 通过连接线 152 彼此电连接。

[0046] 第三钝化层 155 形成在 X 方向感测线 Xs1 和 Y 方向感测线 Ys1 上。第三钝化层 155 可由无机绝缘材料 (例如,氧化硅或氮化硅) 形成。

[0047] 对第一钝化层到第三钝化层 140、145、155 进行构图,以形成露出漏极 136 的漏极接触孔 157。此外,对第三钝化层 155 进行构图,以形成分别露出第一区 A1 和第三区 A3 中的 X 感测线 Xs1 的第一接触孔 158a 和第二接触孔 159a。此外,对第一钝化层到第三钝化层 140、145、155 和层间绝缘层 123 进行构图,以形成分别露出连接线 152 的端部的第三接触孔 158b 和第四接触孔 159b。

[0048] 像素电极 160 形成在第三钝化层 155 上。像素电极 160 设置在各像素区 P 中,并通过漏极接触孔 157 接触漏极 136。像素电极 160 由透明导电材料 (例如,ITO 或 IZO) 形成。像素电极 160 具有至少一个开口 op,其对应于公共电极 150,使得在像素电极 160 和公共电极 150 之间产生边缘场。第三钝化层 155 插入在像素电极 160 和公共电极 150 之间,使得形成存储电容器。

[0049] 此外,第一连接图案 162 和第二连接图案 164 形成在第三钝化层 155 上。第一连接图案 162 的一端通过第一接触孔 158a 接触第一区 A1 中的 X 方向感测线 Xs1,第一连接图案 162 的另一端通过第三接触孔 158b 接触连接线 152。第二连接图案 164 的一端通过第二接触孔 159a 接触第三区 A3 中的 X 方向感测线 Xs1,第二连接图案 164 的另一端通过第四接触孔 159b 接触连接线 152。结果,第一区 A1 中的 X 方向感测线 Xs1 电连接到第三区 A3 中的 X 方向感测线 Xs1。

[0050] 第二基板 171 面对第一基板 101。黑底 (black matrix) 173 形成在第二基板 171 的内侧上。黑底 173 对应于像素区 P 的边界,并具有格形状。黑底 173 还可对应于 TFT Tr。滤色器 175 形成在第二基板 171 的内侧上,并对应于像素区 P。滤色器 175 可包括红色、绿色和蓝色滤色器。

[0051] 此外,防静电层 180 形成在第二基板 171 的外侧上。防静电层 180 包含锌锡氧化物 (ZTO),并具有大约 100 埃至 1000 埃的厚度。防静电层 180 具有大约  $10^7$  至  $10^9$  欧姆每平方 ( $\Omega/\text{sq}$ ) 的薄膜电阻。

[0052] 由于具有大约  $10^7$  至  $10^9$  欧姆每平方 ( $\Omega/\text{sq}$ ) 的薄膜电阻的防静电层 180 形成在

第二基板 171 的外侧上,所以层 180 具有防静电的特性。也就是说,由于防静电层 180 具有  $10^7$  至  $10^9$  欧姆每平方 ( $\Omega/\text{sq}$ ) 的薄膜电阻,所以防静电层 180 作为静电的通路,使得静电不会对设备造成损坏。

[0053] 通过在第一基板 101 和第二基板 171 之间提供液晶层 190,以及在第一基板 101 和第二基板 171 中的一个的边缘处提供密封图案(未示出),来获得触摸感测式 FFS 模式 LCD 装置。图 3 到图 6 示出了包括具有板状的公共电极和具有开口的像素电极的 FFS 模式 LCD 装置。另选地,包括彼此交替排列的公共电极和像素电极的 IPS 模式 LCD 装置也可用。

[0054] 如上所述,触摸感测式 LCD 装置包括在第二基板 171 的外侧上的防静电层 180,该防静电层 180 由 ZTO 形成以具有约  $10^7$  到  $10^9$  欧姆每平方 ( $\Omega/\text{sq}$ ) 的薄膜电阻。防静电层 180 用作静电的通路,并且不用作用于触摸感测的障碍。即,当设备被触摸时,防静电层 180 用作手指和公共电极 150 之间的介电层,使得在手指和公共电极 150 之间形成电容器。结果,通过手指和公共电极 150 之间的电容变化检测到触摸。

[0055] 更具体地,当(图 3 的)一个触摸块 TB 被触摸时,具有约  $10^7$  到  $10^9$  欧姆每平方 ( $\Omega/\text{sq}$ ) 的薄膜电阻的防静电层 180 用作介电层,使得通过手指、公共电极 150、液晶层 190、滤色器层 175、第二基板 171、防静电层 180 等产生电容器。X 方向感测电路(未示出)和 Y 方向感测电路(未示出)通过分别连接到公共电极 150 的 X 方向感测线 Xs1 和 Y 方向感测线 Ys1 检测该电容器的电容变化,使得感测到被触摸的触摸块 TB 的位置。

[0056] 由于静电具有数千至几十万的电压,所以具有约  $10^7$  到  $10^9$  欧姆每平方 ( $\Omega/\text{sq}$ ) 的薄膜电阻的防静电层 180 用作静电的导电通路。然而,由于手指的电流的范围在几纳安培到几微安培内,所以具有约  $10^7$  到  $10^9$  欧姆每平方 ( $\Omega/\text{sq}$ ) 的薄膜电阻的防静电层 180 用作作用于触摸的绝缘层。相应地,防静电层 180 用作作用于触摸的电容器的介电层。结果,能通过触摸感测来操作包括触摸感测部分(即,X 方向感测线 Xs1 和 Y 方向感测线 Ys1)和防静电层 180 的根据本发明的设备,并且没有来自静电的损坏。

[0057] 图 7A 到图 7D 是示出根据本发明实施方式的触摸感测式 LCD 装置的制造工艺的截面图。

[0058] 如图 7A 所示,通过以下工艺形成阵列基板。通过沉积本征非晶硅,在第一基板 101 上形成本征非晶硅层(未示出)。非晶硅层通过照射激光束或加热而结晶,以形成多晶硅层(未示出)。通过掩模工艺对多晶硅层进行构图,以在各像素区 P1、P2 和 P3 中形成半导体层 113。图 7A 到图 7E 示出了一个触摸块 TB 中的(图 3 的)第二区 A2 的第二像素区 P2。

[0059] 接下来,通过沉积诸如氧化硅或氮化硅的无机绝缘材料,在半导体层 113 上形成栅绝缘层 116。

[0060] 接下来,通过沉积铝(Al)、铝合金(AlNd)、铜(Cu)、铜合金和铬(Cr)中的一种,在栅绝缘层 116 上形成第一金属层(未示出)。对第一金属层进行构图,以形成栅极 120、(图 4 的)选通线 119 以及(图 4 的)连接线 152。栅极 120 对应于半导体层 113 的中心,并从选通线 119 延伸。连接线 152 与选通线 119 间隔开,并平行于选通线 119。连接线 152 设置在第二区 A2 中,连接线 152 的两端突出到(图 3 或图 4 的)第一区 A1 和第三区 A3。

[0061] 接下来,使用栅极 120 作为遮挡(blocking)将杂质掺杂到半导体层 113 中,使得杂质被掺杂到半导体层 113 的两侧。结果,半导体层 113 中心的由本征多晶硅形成的第一半导体区 113a 用作沟道,第一半导体区 113a 两侧的第二半导体区 113b 掺杂有高浓度杂质。

[0062] 接下来,通过沉积诸如氧化硅或氮化硅之类的无机绝缘材料,在选通线 119、栅极 120 和连接线 152 上形成层间绝缘层 123。对层间绝缘层 123 和栅绝缘层 116 进行构图,以形成露出半导体层 113 的第二半导体区 113b 的半导体接触孔 125。

[0063] 接下来,通过沉积铝 (Al)、铝合金 (AlNd)、铜 (Cu)、铜合金、铬 (Cr) 和钼 (Mo) 中的一种,在层间绝缘层 123 上形成第二金属层 (未示出)。对第二金属层进行构图,以形成数据线 130、源极 133 和漏极 136。源极 133 和漏极 136 分别通过半导体接触孔 125 接触第二半导体区 113b。漏极 136 与源极 133 间隔开。数据线 130 从源极 133 延伸,并与选通线 119 交叉,以限定像素区 P1、P2 和 P3。

[0064] 半导体层 113、栅绝缘层 116、栅极 120、层间绝缘层 123、源极 133 和漏极 136 构成 TFT Tr。这可被称为顶栅型 TFT。另选地,可使用底栅型 TFT,其中半导体层位于作为 TFT 的下层的栅极和作为 TFT 的上层的源极和漏极之间。为了形成底栅型 TFT,顺序执行以下步骤:形成栅极、选通线和连接线;形成栅绝缘层;形成包括本征非晶硅的有源层和掺杂非晶硅的欧姆接触层的半导体层;以及形成数据线、源极和漏极。

[0065] 接下来,通过沉积无机绝缘材料和涂布有机绝缘材料,在 TFT Tr 和数据线 130 上依次形成第一钝化层 140 和第二钝化层 145。第二钝化层 145 具有平坦顶面。可省略用于增强数据线的金属材料 and 第二钝化层 145 的有机绝缘材料之间的粘合性能的第一钝化层 140。

[0066] 接下来,通过沉积透明导电材料 (例如,ITO 或 IZO),在第二钝化层 145 上形成第一透明导电材料层 (未示出)。对第一透明导电材料层进行构图,以形成公共电极 150。如上所述,在第一区 A1、第二区 A2 和第三区 A3 中的每一个中,公共电极 150 具有岛形状。即,第二区 A2 中的公共电极 150 与第一区 A1 和第三区 A3 中的每一个中的公共电极 150 分离。

[0067] 接下来,通过沉积铝 (Al)、铝合金 (AlNd)、铜 (Cu) 和铜合金中的一种,在公共电极 150 上形成第三金属层 (未示出)。对第三金属层进行构图,以形成 (图 4 的) X 方向感测线 Xs1 和 Y 方向感测线 Ys1。X 方向感测线 Xs1 与第一区 A1 和第三区 A3 中的选通线 119 交叠,Y 方向感测线 Ys1 与第二区 A2 中的数据线 130 交叠。Y 方向感测线 Ys1 沿数据线 130 延伸,使得沿数据线 130 排列的第二区 A2 通过 Y 方向感测线 Ys1 电连接。(图 3 的) 各触摸模块 TB 的第一区 A1 和第三区 A3 中的 X 方向感测线 Xs1 通过连接线 152 彼此电连接。

[0068] 接下来,通过沉积无机绝缘材料 (例如,氧化硅和氮化硅),在 X 方向感测线 Xs1 和 Y 方向感测线上形成第三钝化层 155。对第三钝化层 155 进行构图,以形成分别露出第一区 A1 和第三区 A3 中的 X 方向感测线 Xs1 的第一接触孔 158a 和第二接触孔 159a。对第一钝化层到第三钝化层 140、145、155 进行构图,以形成露出漏极 136 的漏极接触孔 157。对第一钝化层到第三钝化层 140、145、155 以及层间绝缘层 123 进行构图,以形成分别露出连接线 152 的端部的第三接触孔 158b 和第四接触孔 159b。

[0069] 接下来,通过沉积透明导电材料 (例如,ITO 或 IZO),在第三钝化层 145 上形成第二透明导电材料层 (未示出)。对第二透明导电材料层进行构图,以形成像素电极 160、以及第一连接图案 162 和第二连接图案 164。像素电极 160 设置在各像素区 P 中,并通过漏极接触孔 157 接触漏极 136。像素电极 160 具有至少一个开口 op,其对应于公共电极 150,使得在像素电极 160 和公共电极 150 之间产生边缘场。第一连接图案 162 的一端通过第一接触孔 158a 接触第一区 A1 中的 X 方向感测线 Xs1,第一连接图案 162 的另一端通过第三接

触孔 158b 接触连接线 152。第二连接图案 164 的一端通过第二接触孔 159a 接触第三区 A3 中的 X 方向感测线 Xs1, 第二连接图案 164 的另一端通过第四接触孔 159b 接触连接线 152。结果, 第一区 A1 中的 X 方向感测线 Xs1 电连接到第三区 A3 中的 X 方向感测线 Xs1。

[0070] 接下来, 如图 7B 所示, 通过溅射设备 195 中的溅射工艺来在第二基板 171 的外侧上形成具有大约  $10^7$  至  $10^9$  欧姆每平方 ( $\Omega/\text{sq}$ ) 的薄膜电阻的防静电层 180。溅射工艺的靶 (target) 包括靶材料 ZTO。由于当执行溅射工艺时第二基板 171 上没有其它元件, 所以对于溅射工艺的条件没有限制。例如, 可以在室温以下或者高于大约  $300^\circ\text{C}$  的温度下执行溅射工艺。

[0071] 当在第二基板 171 的外侧上执行溅射工艺时, 所沉积的 ZTO 的量根据沉积时间而增加。执行溅射工艺, 使得在第二基板 171 的外侧上形成具有大约 100 埃至 1000 埃的厚度的防静电层 180。由于 ZTO 具有比其它透明导电材料相对高的电阻率 (specific resistance), 所以具有大约 100 埃至 1000 埃的厚度的防静电层 180 具有大约  $10^7$  至  $10^9$  欧姆每平方 ( $\Omega/\text{sq}$ ) 的薄膜电阻。

[0072] 接下来, 如图 7C 所示, 在第二基板 171 的内侧上涂布遮光材料 (例如, 黑色树脂), 并通过掩模工艺对遮光材料进行构图, 以形成黑底 173。接下来, 在第二基板 171 的内侧上形成包括红色、绿色和蓝色滤色器的滤色器 175。结果, 获得滤色器基板。尽管未示出, 但可形成用于提供平坦顶面的涂覆层 (overcoat layer)。

[0073] 接下来, 如图 7D 所示, 设置阵列基板和滤色器基板, 使得滤色器层 175 面对像素电极 160, 并且沿阵列基板和滤色器基板中的一个的边缘形成密封图案 (未示出)。接下来, 在阵列基板和滤色器基板之间设置液晶层 190, 并且接合 (attach) 阵列基板和滤色器基板, 以形成液晶面板。

[0074] 尽管未示出, 但在液晶面板上形成分别连接到 X 方向感测线和 Y 方向感测线的 X 方向感测电路和 Y 方向感测电路、以及连接到选通线 119 和数据线 130 的驱动电路, 以得到设备 100。

[0075] 图 8A 到图 8E 是示出根据本发明实施方式的触摸感测式 LCD 装置的制造工艺的截面图。

[0076] 图 8A 到图 8E 所示的工艺在形成防静电层的步骤和蚀刻第一基板和第二基板的步骤上具有差别。相应地, 下面的说明关注这些差别。

[0077] 如图 8A 所示, 通过形成 TFT Tr、选通线 119、数据线 130、X 方向感测线 Xs1、Y 方向感测线 Ys1、公共电极 150、像素电极 160、连接线 152、连接图案 162 和 164 等, 得到阵列基板。

[0078] 接下来, 如图 8B 所示, 在第二基板 171 的内侧上形成黑底 173 和滤色器层 175。尽管未示出, 但是可以在滤色器层 175 上形成涂覆层。

[0079] 接下来, 如图 8C 所示, 设置第一基板 101 和第二基板 171, 使得滤色器层 175 面对像素电极 160, 并且沿第一基板 101 和第二基板 171 中的一个的边缘处形成密封图案 (未示出)。接下来, 在第一基板 101 和第二基板 171 之间设置液晶层 190, 并且接合第一基板 101 和第二基板 171, 以形成液晶面板。

[0080] 接下来, 如图 8D 所示, 将液晶面板暴露到能够蚀刻第一基板 101 和第二基板 171 的玻璃的蚀刻剂, 以减小第一基板 101 和第二基板 171 中的每一个的厚度。即, 减小了液晶

面板的厚度。例如，蚀刻剂可包括氢氟酸 (HF)。可使用浸渍工艺或喷涂工艺。结果，能得到轻重量和薄外形的 LCD 装置。

[0081] 当在形成元件（例如，TFT Tr 或滤色器层 175）之前减小第一基板 101 和第二基板 171 的厚度时，可能出现裂纹或破裂。因此，如上所述，在具有约 0.5 到 0.7mm 的厚度的第一基板 101 和第二基板 171 上形成元件之后，进行蚀刻工艺，以减小第一基板 101 和第二基板 171 的厚度。例如，在蚀刻工艺之后，第一基板 101 和第二基板 171 可具有约 0.2 到 0.3mm 的厚度。

[0082] 接下来，如图 8E 所示，通过溅射设备 195 中的溅射工艺来在第二基板 171 的外侧上形成具有大约  $10^7$  至  $10^9$  欧姆每平方 ( $\Omega/\text{sq}$ ) 的薄膜电阻的防静电层 180。防静电层 180 具有大约 100 埃至 1000 埃的厚度。溅射工艺的靶包括靶材料 ZTO。

[0083] 在这种情况下，在低于  $100^\circ\text{C}$  的温度下，优选地在室温下执行溅射工艺。由于当执行溅射工艺时，第一基板与第二基板 171 之间存在液晶层 190，所以如果在高于  $100^\circ\text{C}$  的温度下执行溅射工艺，则会对液晶面板造成严重损坏。例如，可能通过液晶层 190 的膨胀而毁坏密封图案。

[0084] 尽管未示出，但在液晶面板上形成分别连接到 X 方向感测线和 Y 方向感测线的 X 方向感测电路和 Y 方向感测电路、以及连接到选通线 119 和数据线 130 的驱动电路，以得到设备 100。

[0085] 对于本领域技术人员而言明显的是，在不脱离本发明的精神或范围的情况下，可以对本发明作出各种修改和变型。因此，本发明旨在涵盖落入所附权利要求及其等同物范围内的本发明的修改和变型。

[0086] 本申请要求 2010 年 3 月 19 日在韩国提交的韩国专利申请 No. 10-2010-0024916 的优先权，在此通过引用将其并入。

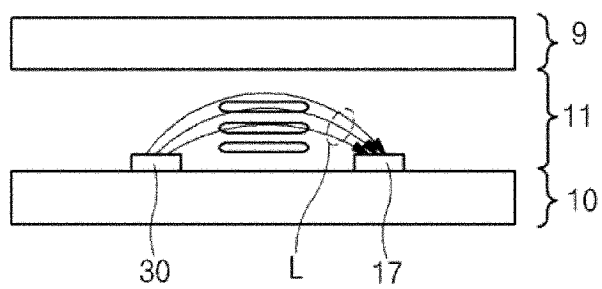


图 1

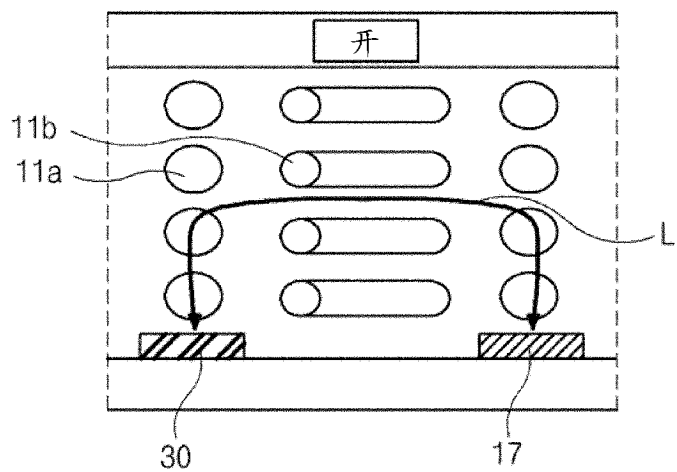


图 2A

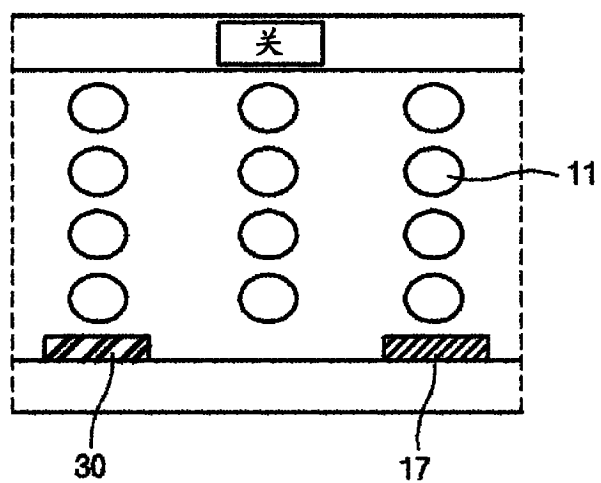


图 2B



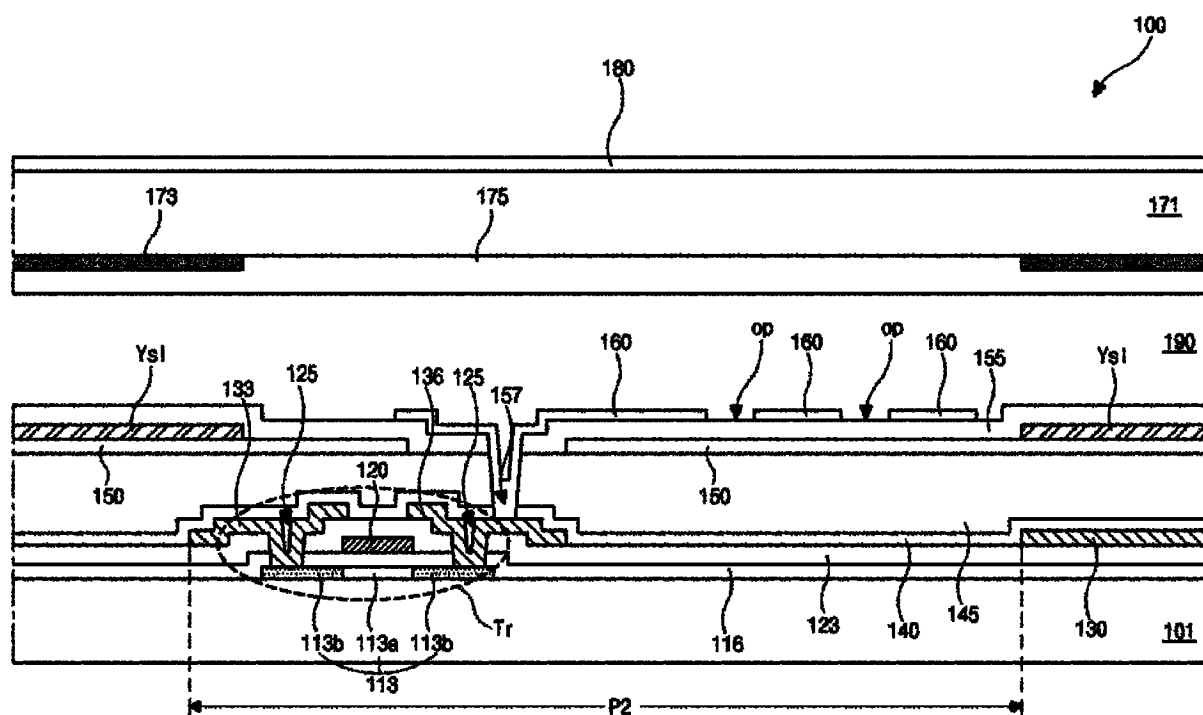


图 5

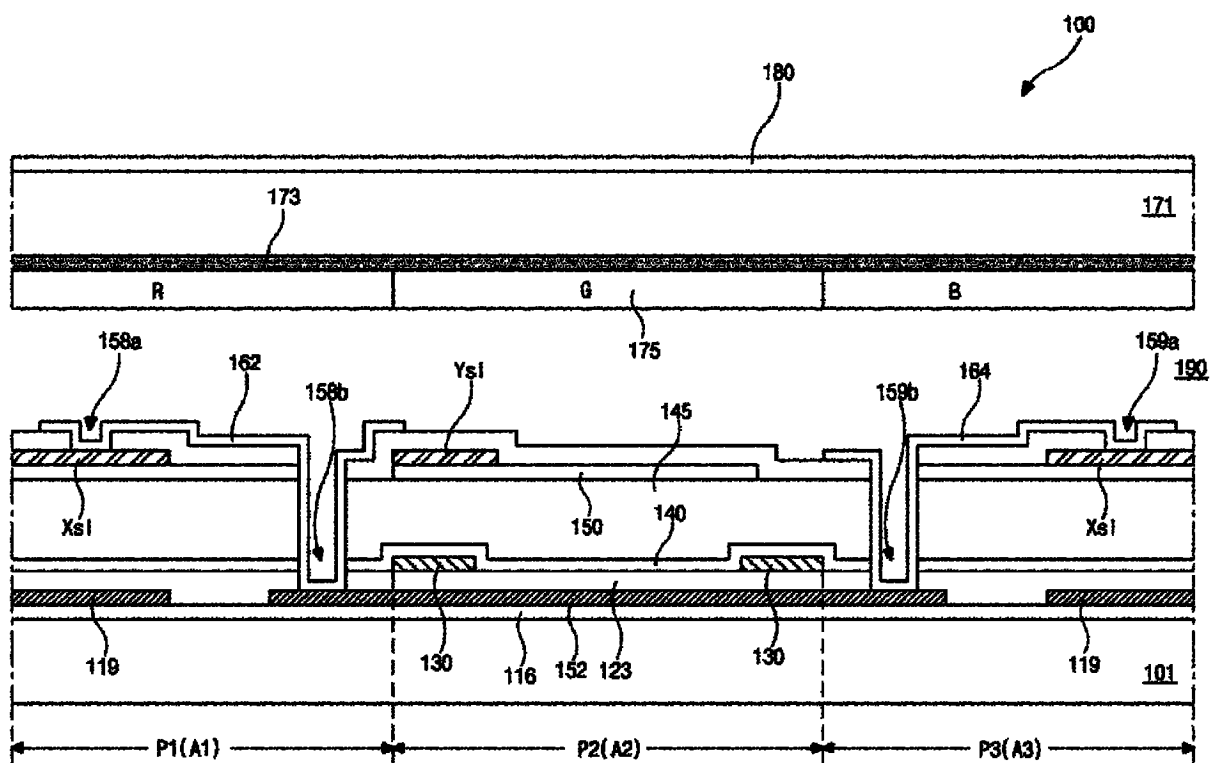


图 6



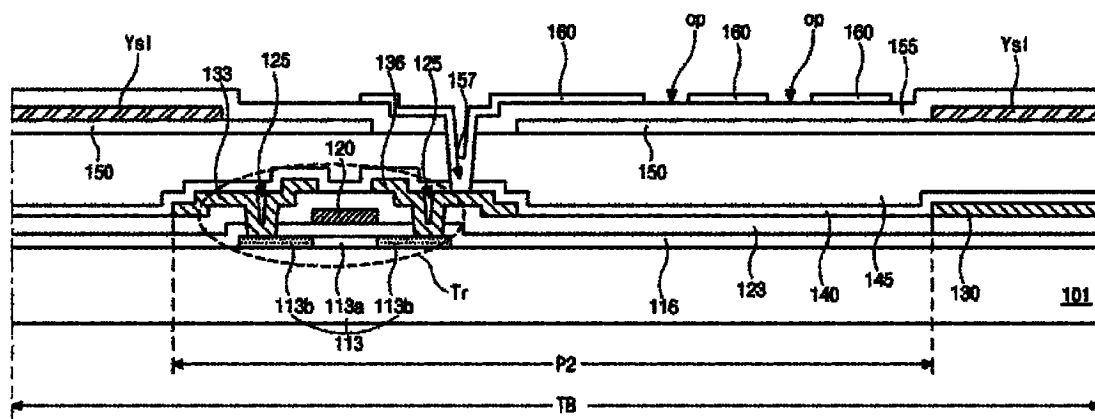


图 7A

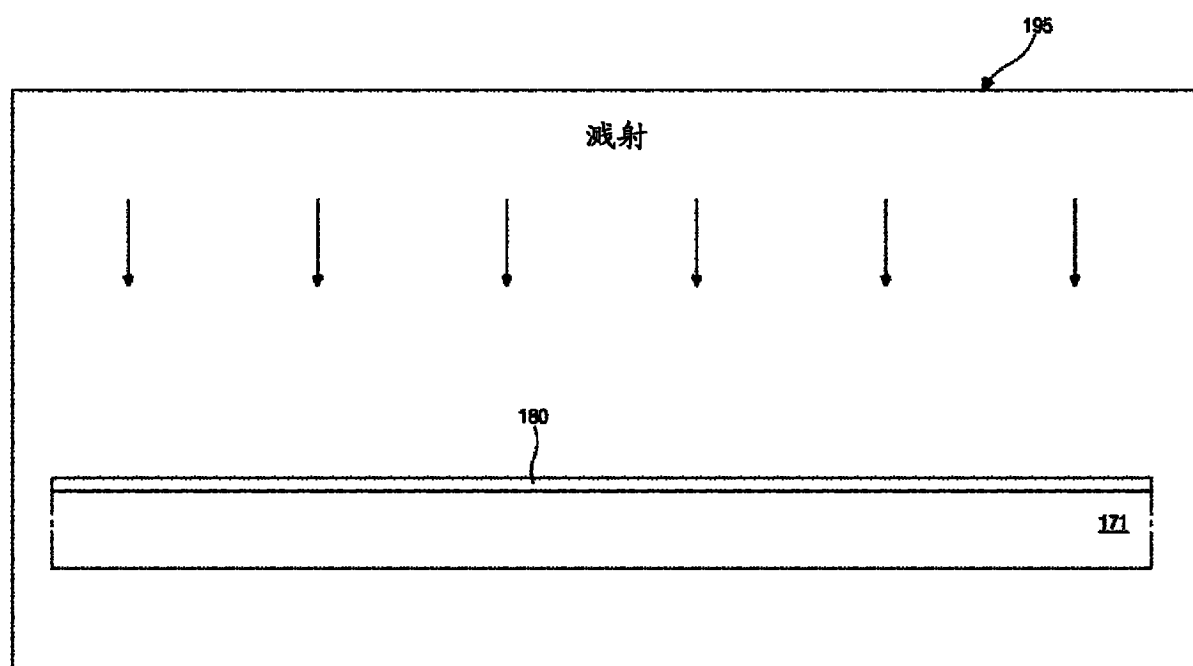


图 7B

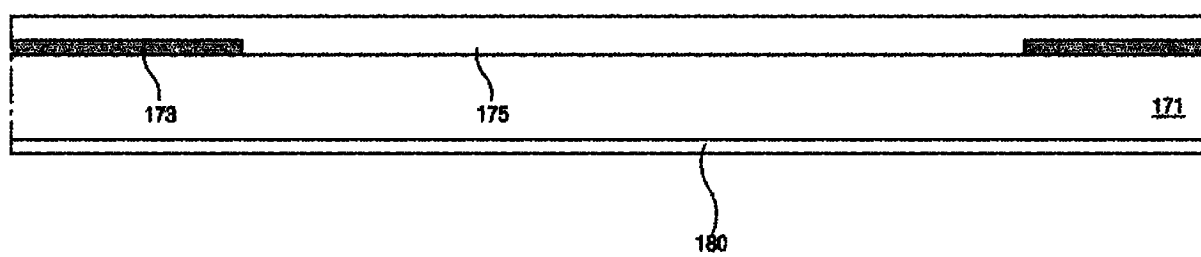


图 7C

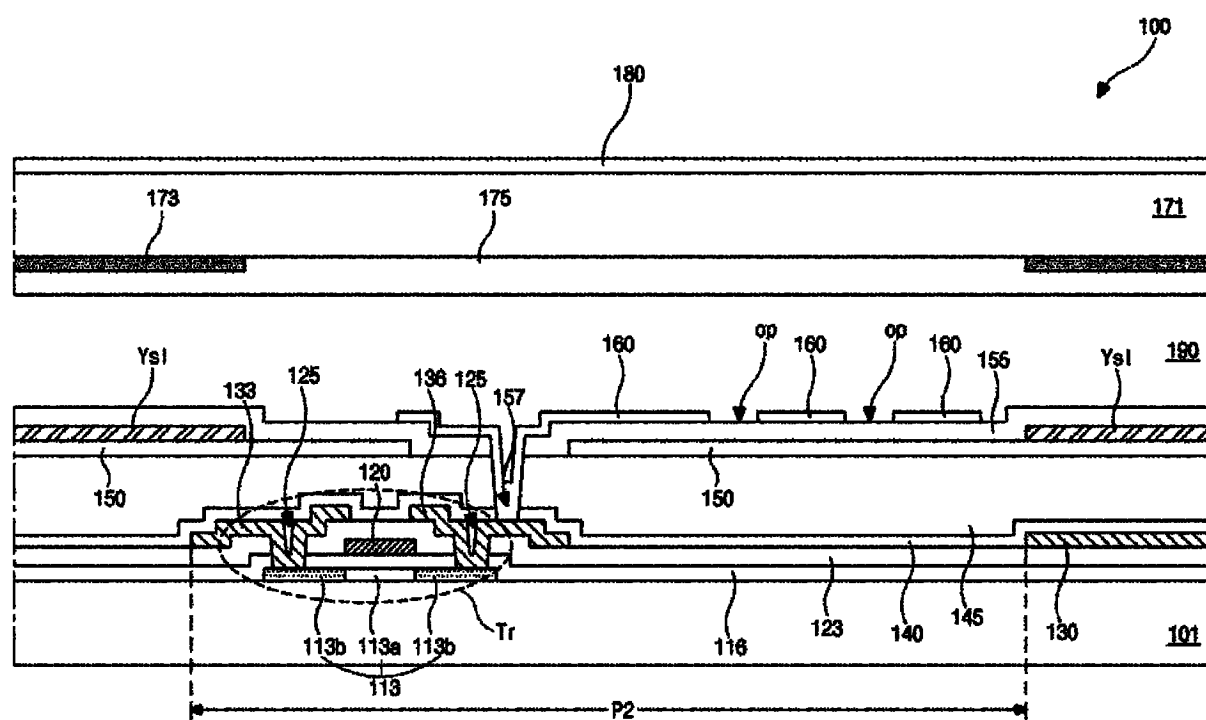


图 7D

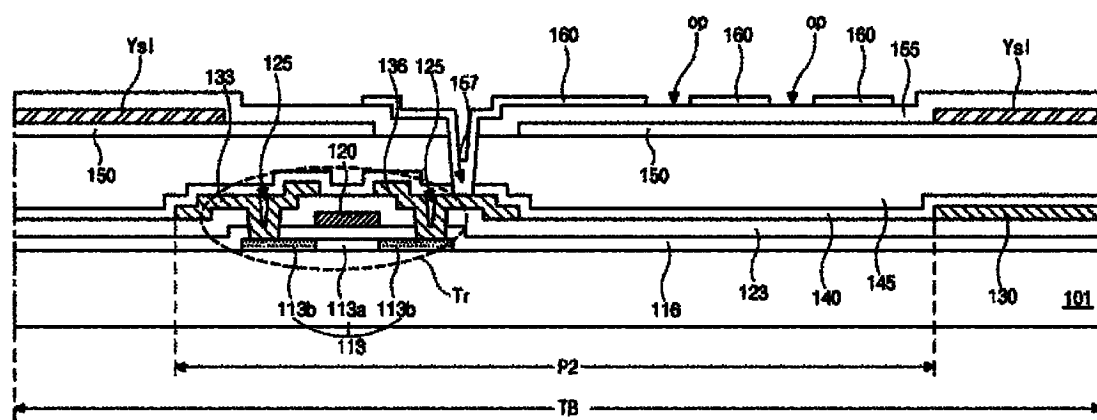


图 8A



图 8B

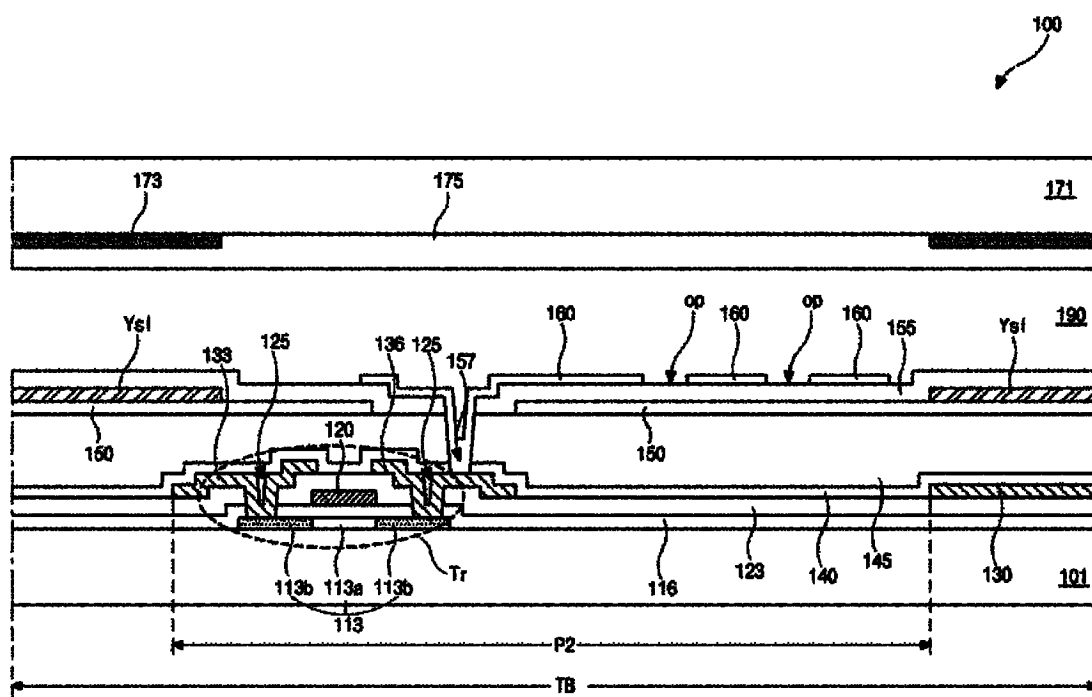


图 8C

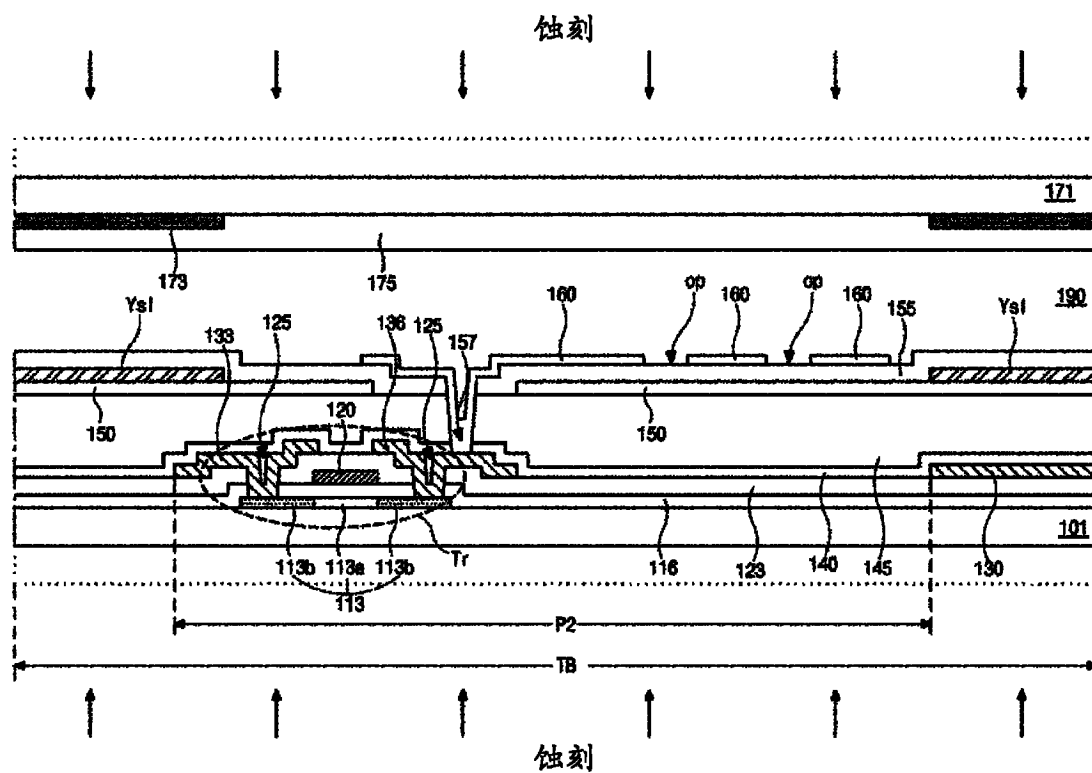


图 8D

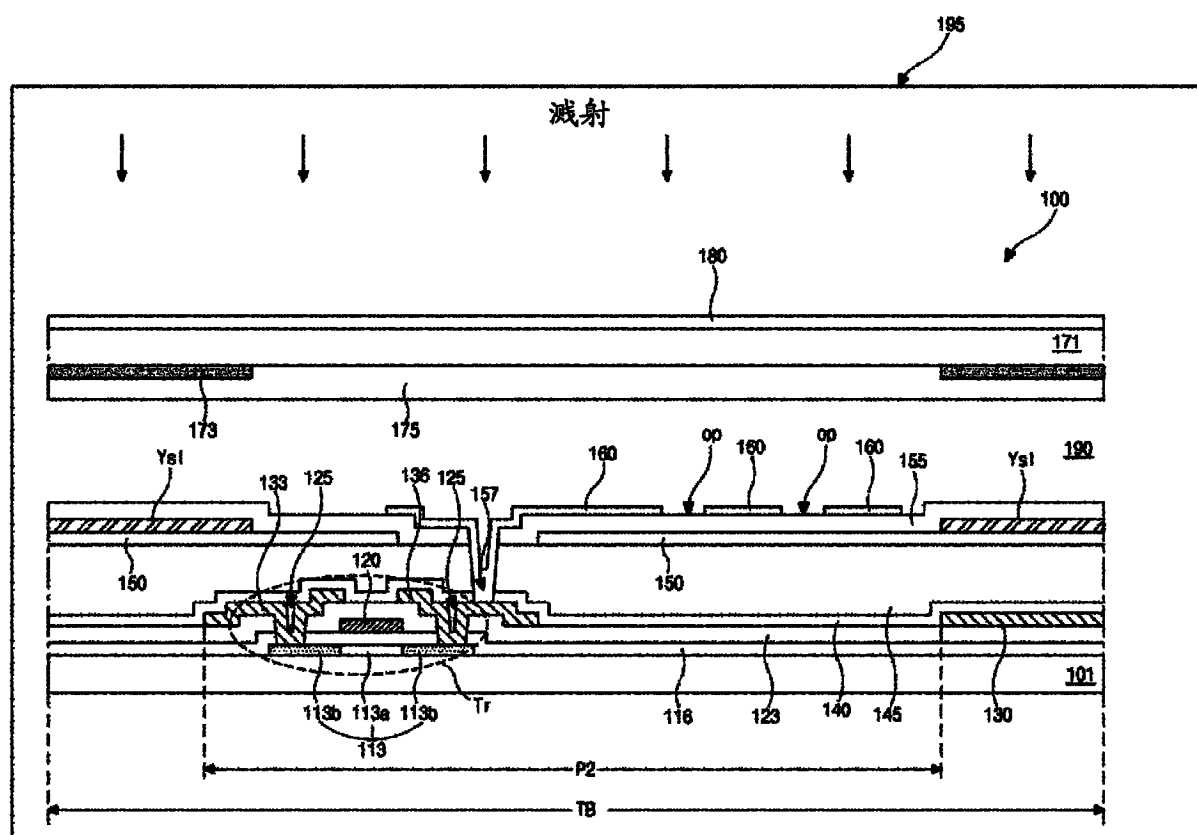


图 8E

专利名称(译)	触摸感测式液晶显示装置及其制造方法		
公开(公告)号	<a href="#">CN102193229A</a>	公开(公告)日	2011-09-21
申请号	CN201110064769.6	申请日	2011-03-17
[标]申请(专利权)人(译)	乐金显示有限公司		
申请(专利权)人(译)	乐金显示有限公司		
当前申请(专利权)人(译)	乐金显示有限公司		
[标]发明人	吴锦美 安龙秀 南敬真 李汉锡		
发明人	吴锦美 安龙秀 南敬真 李汉锡		
IPC分类号	G02F1/133 G02F1/1333 G06F3/044 G02F1/1343 G02F1/1362 H01L27/12 H05F3/00		
CPC分类号	G06F3/0412 G02F1/134363 G02F2202/22 G02F2001/134372 G02F1/136286 H01L27/12 G02F1/13338		
代理人(译)	李辉		
优先权	1020100024916 2010-03-19 KR		
其他公开文献	CN102193229B		
外部链接	<a href="#">Espacenet</a> <a href="#">SIPO</a>		

#### 摘要(译)

触摸感测式液晶显示装置及其制造方法。一种触摸感测式液晶显示装置包括：阵列基板，该阵列基板包括第一基板、公共电极、像素电极和触摸感测单元；滤色器基板，该滤色器基板包括第二基板，并且面对所述阵列基板；防静电层，该防静电层在所述第二基板的外侧上，并包含锌锡氧化物，该防静电层具有大约107至109欧姆每平方( $\Omega/\text{sq}$ )的薄膜电阻；以及液晶层，该液晶层位于所述第一基板与所述第二基板的内侧之间。

